



(12) 实用新型专利

(10) 授权公告号 CN 204887165 U

(45) 授权公告日 2015. 12. 16

(21) 申请号 201520460652. 3

(22) 申请日 2015. 06. 30

(73) 专利权人 广东实联医疗器械有限公司

地址 510440 广东省广州市白云区白云大道
北友谊路嘉禾生产基地八一科技园 E
栋四楼

(72) 发明人 陈锦棋

(74) 专利代理机构 广州新诺专利商标事务所有
限公司 44100

代理人 华辉 张奇洲

(51) Int. Cl.

H04N 5/225(2006. 01)

H04N 7/18(2006. 01)

A61B 1/045(2006. 01)

A61B 1/06(2006. 01)

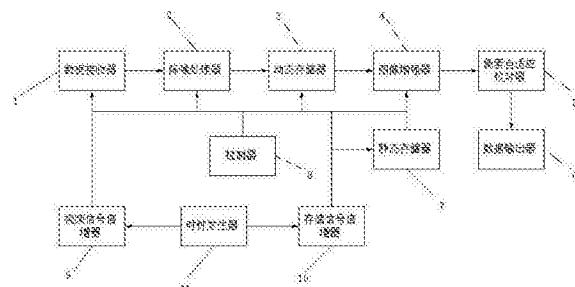
权利要求书1页 说明书4页 附图5页

(54) 实用新型名称

一种医用内窥镜的图像增强电路

(57) 摘要

本实用新型涉及一种医用内窥镜的图像增强电路，包括一中心处理芯片；所述中心处理芯片包括：数据接收器、控制器、静态存储器、图像增强器、数据输出器和时钟发生器；所述数据接收器，其用于接收图像数据信号，并发送至该图像增强器；所述控制器，其用于接收外部触发信号，并相应控制数据接收器、图像增强器和数据输出器的工作状态；所述静态存储器，其用于存储图像增强器的驱动数据，以驱动该图像增强器的工作；所述图像增强器，其包括一图像边缘增强电路；所述图像边缘增强电路用于增强图像边缘的清晰度；所述数据输出器，其用于接收图像增强器处理后的图像数据，并进行数据输出；所述时钟发生器，其用于为中心处理芯片产生时钟信号。



1. 一种医用内窥镜的图像增强电路,其特征在于:包括一中心处理芯片;所述中心处理芯片包括:数据接收器、控制器、静态存储器、图像增强器、数据输出器和时钟发生器;所述数据接收器,其用于接收图像数据信号,并发送至该图像增强器;所述控制器,其用于接收外部触发信号,并相应控制数据接收器、图像增强器和数据输出器的工作状态;所述静态存储器,其用于存储图像增强器的驱动数据,以驱动该图像增强器的工作;所述图像增强器,其包括一图像边缘增强电路;所述图像边缘增强电路用于增强图像边缘的清晰度;所述数据输出器,其用于接收图像增强器处理后的图像数据,并进行数据输出;所述时钟发生器,其用于为中心处理芯片产生时钟信号。
2. 根据权利要求1所述医用内窥镜的图像增强电路,其特征在于:所述中心处理芯片还包括一降噪处理器;所述数据接收器接收到的图像数据信号,发送至降噪处理器进行降噪处理,再转发至图像增强器。
3. 根据权利要求2所述医用内窥镜的图像增强电路,其特征在于:所述中心处理芯片还包括一动态存储器;所述降噪处理器处理后的图像数据,先发送至动态存储器进行存储,再转发至图像增强器。
4. 根据权利要求3所述医用内窥镜的图像增强电路,其特征在于:所述中心处理芯片还包括一像素自适应校对器;所述图像增强器先将处理后的图像数据发送至所述像素自适应校对器,由该像素自适应校对器进行像素适应校对,再发送至数据输出器。
5. 根据权利要求4所述医用内窥镜的图像增强电路,其特征在于:所述中心处理芯片还包括一视频信号倍增器和一存储信号倍增器;所述时钟发生器,将产生的时钟信号分别发送至视频信号倍增器和存储信号倍增器,并由该视频信号倍增器将时钟信号发送至数据接收器,由该存储信号倍增器将时钟信号发送至动态存储器和静态存储器。
6. 根据权利要求1所述医用内窥镜的图像增强电路,其特征在于:所述中心处理芯片外部设有:用于接收供电电压的电源端口、用于接收图像信号的信号接收端口、用于输出视频信号的视频信号端口、用于输出行场信号的行场信号端口、用于接收外部时钟信号的时钟信号端口和用于接收存储数据的数据接收端口。
7. 根据权利要求6所述医用内窥镜的图像增强电路,其特征在于:所述电源端口外接有一用于稳压的滤波电路;所述滤波电路包括一个电感和至少一个电容;所述电感一端与外部电源连接,另一端分别与每个电容连接,所述每个电容的另一端与接地;所述电感与电容连接的一端接入电源端口。
8. 根据权利要求6所述医用内窥镜的图像增强电路,其特征在于:所述时钟信号端口外接一时钟电路,其包括一钟振芯片;所述钟振芯片的电源端通过一滤波电路与电源连接,该钟振芯片的输出端与所述时钟信号端口连接;所述滤波电路包括由一电感和电容串联组成,所述电感的一端与电源连接,另一端与电容连接,且该电容的另一端接地。

一种医用内窥镜的图像增强电路

技术领域

[0001] 本实用新型涉及一种图像增强电路,特别是一种医用内窥镜的图像增强电路。

背景技术

[0002] 内窥镜是一种常用的医疗器械,由可弯曲部分、光源及一组镜头组成。经人体的天然孔道,或者是经手术做的小切口进入人体内,使用时将内窥镜导入预检查的器官,可直接窥视有关部位的变化。

[0003] 其中,图像质量的好坏直接影响着内窥镜的使用效果。现有的一般使用电子内窥镜进行观察,并将观察后的图像发送至外部连接的处理系统进行图像处理。然而,由于在人体内进行图像采集时,会由于人体内部的各种原因,而导致出现噪音干扰、亮度无法自动调节或由于灯光的颜色而导致图像出现色差,如此导致在后期的图像处理中,难以还原真实的图像,使医生在观察时难以辨认。

实用新型内容

[0004] 本实用新型在于克服现有技术的缺点与不足,提供一种医用内窥镜的图像增强电路。

[0005] 本实用新型通过以下技术方案实现:一种医用内窥镜的图像增强电路,包括一中心处理芯片;所述中心处理芯片包括:数据接收器、控制器、静态存储器、图像增强器、数据输出器和时钟发生器;

[0006] 所述数据接收器,其用于接收图像数据信号,并发送至该图像增强器;

[0007] 所述控制器,其用于接收外部触发信号,并相应控制数据接收器、图像增强器和数据输出器的工作状态;

[0008] 所述静态存储器,其用于存储图像增强器的驱动数据,以驱动该图像增强器的工作;

[0009] 所述图像增强器,其包括一图像边缘增强电路;所述图像边缘增强电路用于增强图像边缘的清晰度;

[0010] 所述数据输出器,其用于接收图像增强器处理后的图像数据,并进行数据输出;

[0011] 所述时钟发生器,其用于为中心处理芯片产生时钟信号。

[0012] 相比于现有技术,本实用新型通过在控制芯片中划分为多个功能模块,分别并由各个功能模块独立协调工作,能够实现对图像的增强处理。同时,进一步在该图像增强器中设置一图像边缘增强电路,用以增强图像边缘的清晰度。

[0013] 进一步,所述中心处理芯片还包括一降噪处理器;所述数据接收器接收到的图像数据信号,发送至降噪处理器进行降噪处理,再转发至图像增强器。

[0014] 进一步,所述中心处理芯片还包括一动态存储器;所述降噪处理器处理后的图像数据,先发送至动态存储器进行存储,再转发至图像增强器。

[0015] 进一步,所述中心处理芯片还包括一像素自适应校对器;所述图像增强器先将处

理后的图像数据发送至所述像素自适应校对器,由该像素自适应校对器进行像素适应校对,再发送至数据输出器。

[0016] 进一步,所述中心处理芯片还包括一视频信号倍增器和一存储信号倍增器;所述时钟发生器,将产生的时钟信号分别发送至视频信号倍增器和存储信号倍增器,并由该视频信号倍增器将时钟信号发送至数据接收器,由该存储信号倍增器将时钟信号发送至动态存储器和静态存储器。

[0017] 进一步,所述中心处理芯片外部设有:用于接收供电电压的电源端口、用于接收图像信号的信号接收端口、用于输出视频信号的视频信号端口、用于输出行场信号的行场信号端口、用于接收外部时钟信号的时钟信号端口和用于接收存储数据的数据接收端口。

[0018] 进一步,所述电源端口外接有一用于稳压的滤波电路;所述滤波电路包括一个电感和至少一个电容;所述电感一端与外部电源连接,另一端分别与每个电容连接,所述每个电容的另一端与接地;所述电感与电容连接的一端接入电源端口。

[0019] 进一步,所述时钟信号端口外接一时钟电路,其包括一钟振芯片;所述钟振芯片的电源端通过一滤波电路与电源连接,该钟振芯片的输出端与所述时钟信号端口连接;所述滤波电路包括由一电感和电容串联组成,所述电感的一端与电源连接,另一端与电容连接,且该电容的另一端接地。

[0020] 为了更好地理解和实施,下面结合附图详细说明本实用新型。

附图说明

- [0021] 图 1 是本实用新型的中心处理芯片的内部模块连接示意图。
- [0022] 图 2 是本实用新型的中心处理芯片的第一部分外部连接电路图。
- [0023] 图 3 是本实用新型的中心处理芯片的第二部分外部连接电路图。
- [0024] 图 4 是 3.3V 电压的稳压滤波电路的电路图。
- [0025] 图 5 是 3.3V 转换为 1.8V 的电源转换电路图。
- [0026] 图 6 是 3.3V 转换为 1.2V 的电源转换电路图。
- [0027] 图 7 是信号接收端口的局部放大图。
- [0028] 图 8a 是视频信号端口的第一部分的局部放大图。
- [0029] 图 8b 是视频信号端口的第二部分的局部放大图。
- [0030] 图 9 是时钟电路的电路图。
- [0031] 图 10 是行场信号端口的局部放大图。

具体实施方式

[0032] 请参阅图 1,其为本实用新型的中心处理芯片的内部模块连接示意图。本实用新型的医用内窥镜的图像增强电路,包括一中心处理芯片;所述中心处理芯片包括:数据接收器 1、控制器 8、降噪处理器 2、动态存储器 3、静态存储器 7、图像增强器 4、像素自适应校对器 5、数据输出器 6、时钟发生器 11、视频信号倍增器 9 和存储信号倍增器 10。

[0033] 所述数据接收器 1,其用于接收图像数据信号,并发送至降噪处理器 2;

[0034] 所述数据接收器 1 接收到的图像数据信号,发送至降噪处理器 2 进行降噪处理,再转发至动态存储器 3。

[0035] 所述动态存储器 3 在接收到降噪处理器 2 处理后的图像数据后,再转发至图像增强器 4。

[0036] 所述图像增强器 4,其包括一图像边缘增强电路;所述图像边缘增强电路用于增强图像边缘的清晰度。进一步,所述图像增强器先将处理后的图像数据发送至所述像素自适应校对器 5,由该像素自适应校对器 5 进行像素适应校对,再发送至数据输出器 6。

[0037] 所述数据输出器 6,其用于接收图像增强器处理后的图像数据,并进行数据输出;

[0038] 所述静态存储器 7,其用于存储图像增强器的驱动数据,以驱动该图像增强器的工作;

[0039] 所述控制器 8,其用于接收外部触发信号,并相应控制数据接收器、图像增强器和数据输出器的工作状态;

[0040] 所述时钟发生器 11,其用于为中心处理芯片产生时钟信号。进一步,所述时钟发生器,将产生的时钟信号分别发送至视频信号倍增器 9 和存储信号倍增器 10,并由该视频信号倍增器 9 将时钟信号发送至数据接收器,由该存储信号倍增器 10 将时钟信号发送至动态存储器和静态存储器。

[0041] 请同时参阅图 2 和图 3,其分别为本实用新型的中心处理芯片的外部连接电路图。

[0042] 进一步,所述中心处理芯片外部设有:用于接收供电电压的电源端口、用于接收图像信号的信号接收端口 101、用于输出视频信号的视频信号端口 102、用于接收外部时钟信号的时钟信号端口 103、用于输出行场信号的行场信号端口 104。

[0043] 具体的,在本实施例中,所述电源端口外接的电压包含 3.3V、1.8V 和 1.2V 三种电压。请参阅图 4,其为 3.3V 电压的稳压滤波电路的电路图。所述滤波电路包括一个电感和至少一个电容;所述电感一端与外部电源连接,另一端分别与每个电容连接,所述每个电容的另一端与接地;所述电感与电容连接的一端接入电源端口。

[0044] 请参阅图 5-6,其分别为 3.3V 转换为 1.8V 的电源转换电路图和 3.3V 转换为 1.2V 的转换电路图。在本实施例中,通过一电源转换电路,将 3.3V 的电压分别转换为 1.8V 和 1.2V 的电压。具体的,所述电源转换电路包括一电源转换芯片;所述电源转换芯片的输入端接入 3.3V 的电压,输出端分别输出 1.8V 和 1.2V 的电压,以对中心处理芯片进行供电。

[0045] 请参阅图 7,其为信号接收端口的局部放大图。所述信号接收端口 101 包括 20 个信号引脚,与内部的数据接收器 1 连接,用于接收输入的图像信号。

[0046] 请参阅图 8a 和图 8b,其分别为视频信号端口的第一部分和第二部分的局部放大图。所述视频信号端口 102 包括 20 个信号引脚,其与内部的数据输出器 6 连接,用于输出图像信号。

[0047] 请参阅图 9,其为时钟电路的电路图。进一步,所述时钟信号端口 103 外接一时钟电路,其包括一钟振芯片;所述钟振芯片的电源端通过一滤波电路与电源连接,该钟振芯片的输出端与所述时钟信号端口连接;所述滤波电路包括由一电感和电容串联组成,所述电感的一端与电源连接,另一端与电容连接,且该电容的另一端接地。

[0048] 请参阅图 10,其为行场信号端口的局部放大图。所述行场信号端口 104 包括一个行信号引脚和一个场信号引脚。所述行场信号端口 104 用于控制视频输出的频率和顺序。比如:可以控制视频信号在屏幕上的显示频率和显示顺序,可以是从上之下每行输出,也可以是从左至右输出。

- [0049] 以下对本实用新型的图像增强电路的工作过程进行描述：
- [0050] S1：将对该中心处理芯片的外部端口依照上述的要求进行电路接入；
- [0051] S2：所述数据接收器1接收外部的图像数据；
- [0052] S3：所述数据接收器1，其用于接收图像数据信号，并发送至降噪处理器2；
- [0053] S4：所述降噪处理器2进行降噪处理，再转发至动态存储器3。
- [0054] S4：所述动态存储器3在接收到降噪处理器2处理后的图像数据后，再转发至图像增强器4。
- [0055] S5：所述图像增强器4，其包括一图像边缘增强电路；所述图像边缘增强电路用于增强图像边缘的清晰度。所述图像增强器先将处理后的图像数据发送至所述像素自适应校对器5。
- [0056] S6：所述像素自适应校对器5进行像素适应校对，再发送至数据输出器6。
- [0057] S7：所述数据输出器6将处理后的图像数据进行输出。
- [0058] 本实用新型并不局限于上述实施方式，如果对本实用新型的各种改动或变形不脱离本实用新型的精神和范围，倘若这些改动和变形属于本实用新型的权利要求和等同技术范围之内，则本实用新型也意图包含这些改动和变形。

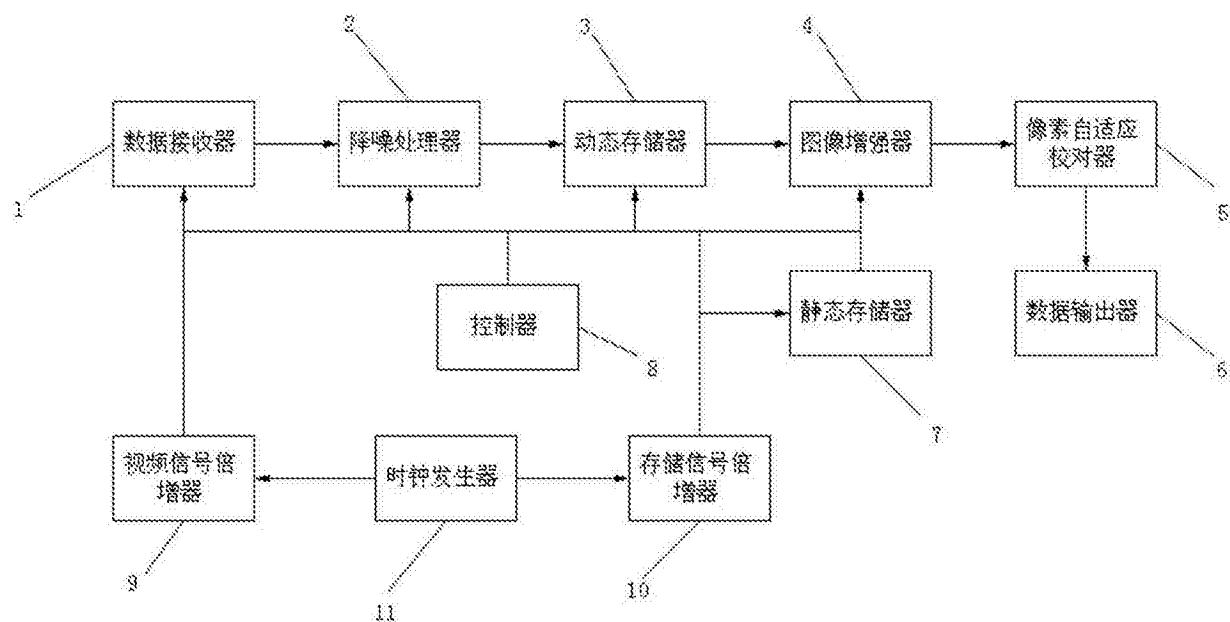


图 1

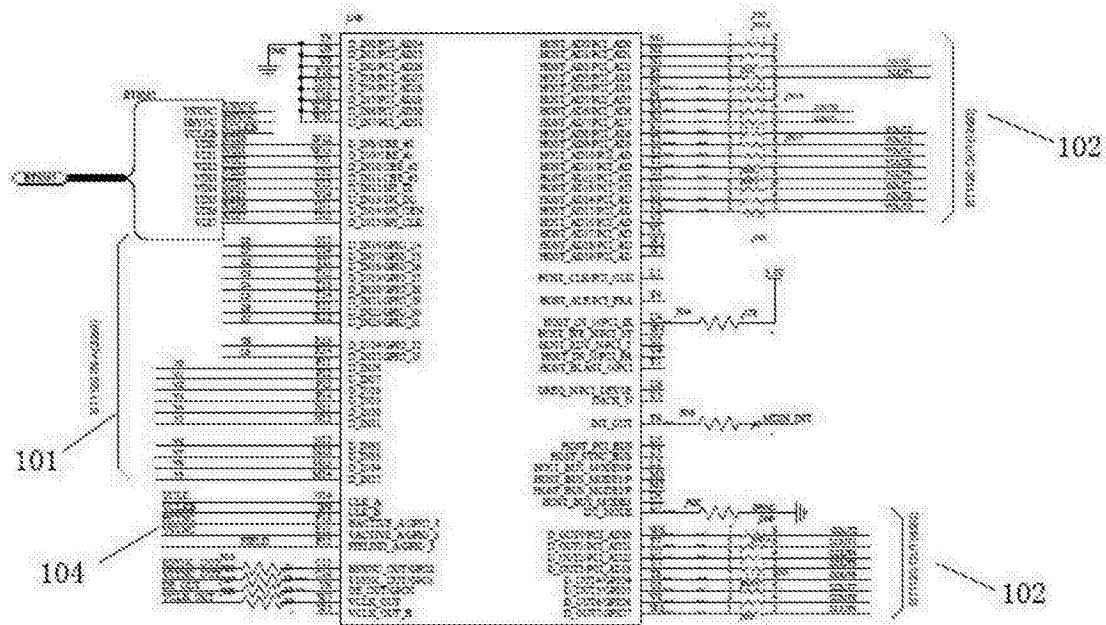


图 2

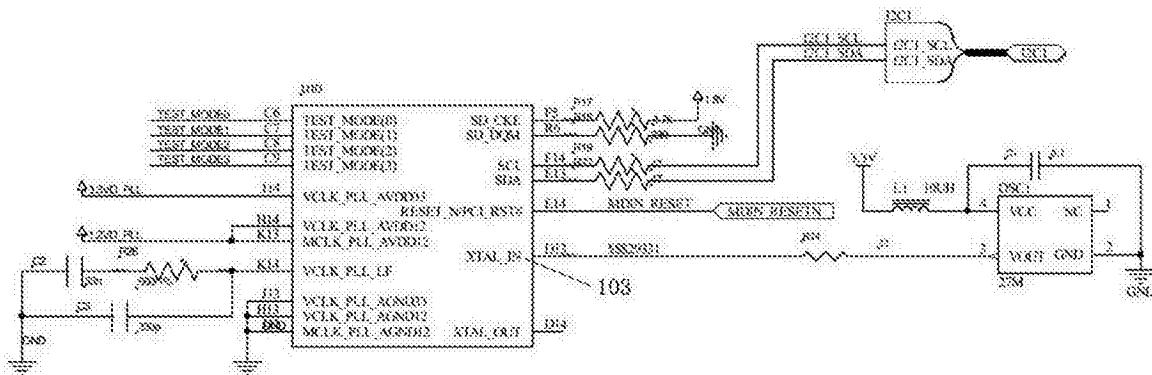


图 3

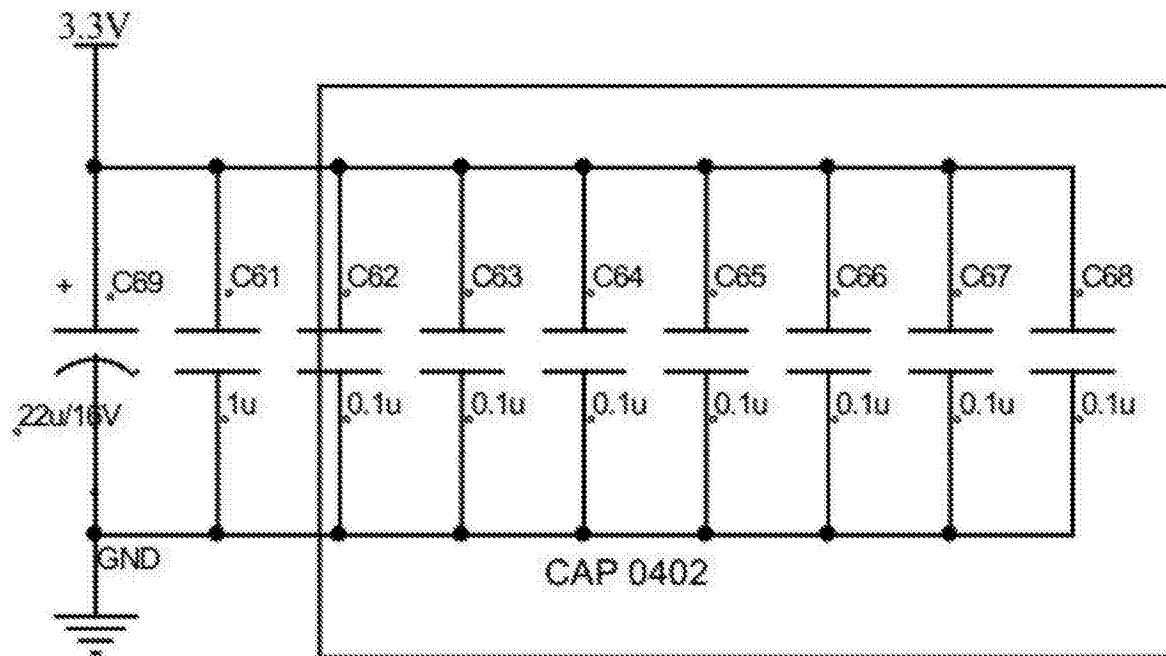


图 4

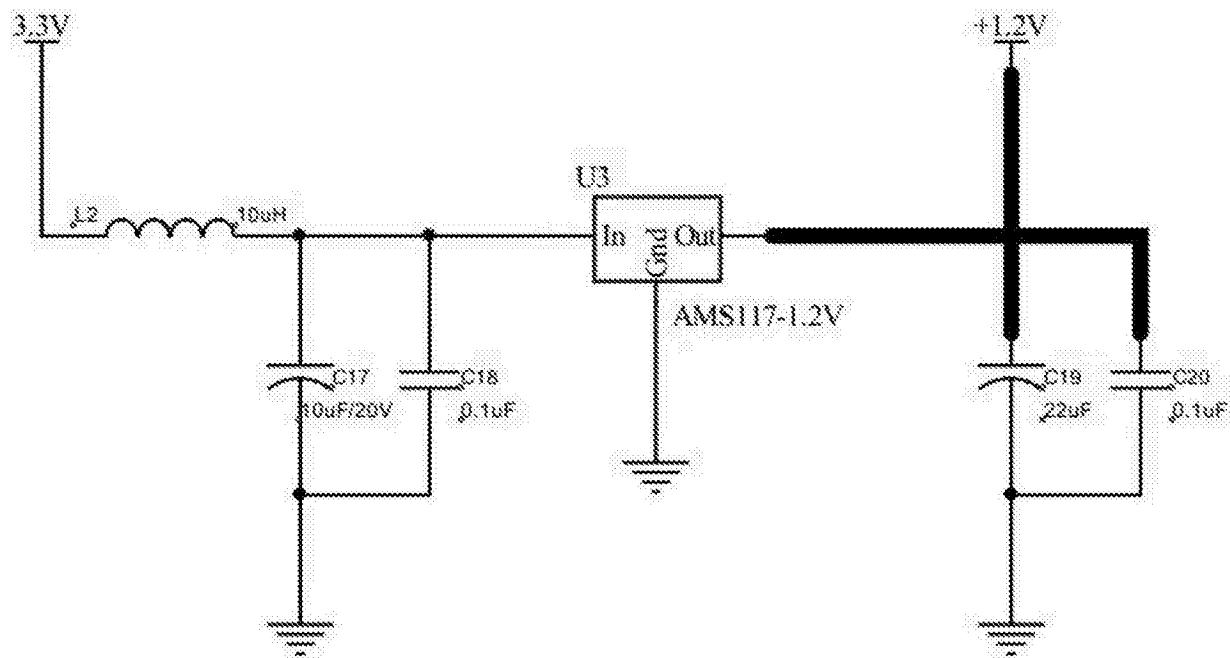


图 5

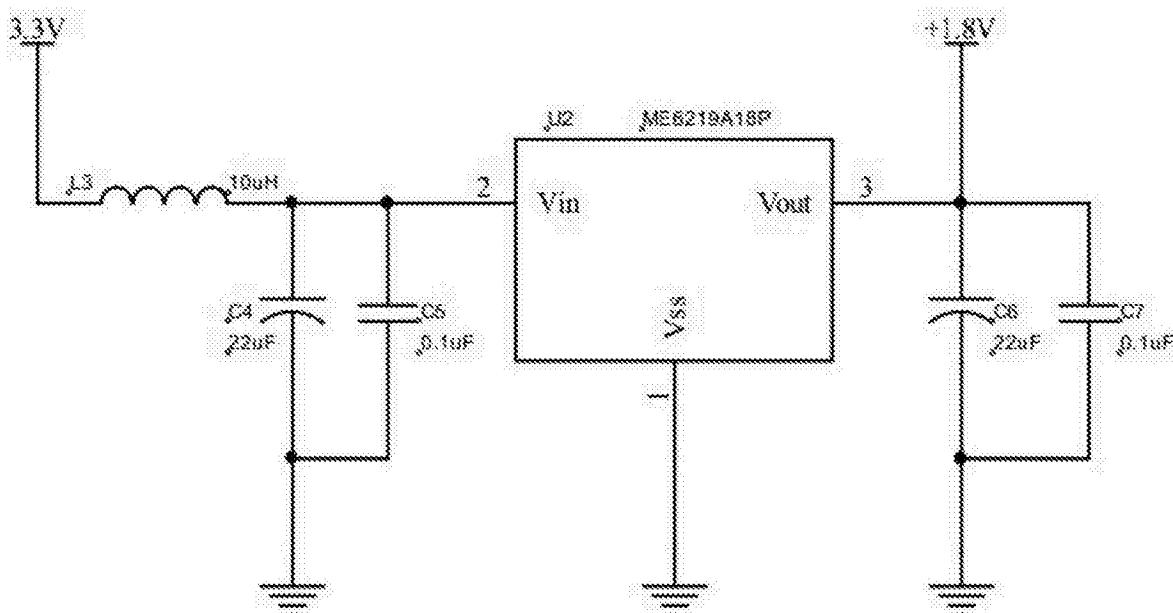


图 6

C0	U13	D_IN16/GPIO_24
C1	U14	D_IN17/GPIO_25
C2	T11	D_IN18/GPIO_26
C3	T12	D_IN19/GPIO_27
C4	T13	D_IN20/GPIO_28
C5	T14	D_IN21/GPIO_29
C6	R11	D_IN22/GPIO_30
C7	R12	D_IN23/GPIO_31
C8	R13	D_IN24/GPIO_32
C9	R14	D_IN25/GPIO_33
Y0	P11	D_IN26
Y1	P12	D_IN27
Y2	P13	D_IN28
Y3	P14	D_IN29
Y4	N11	D_IN30
Y5	N12	D_IN31
Y6	N13	D_IN32
Y7	M12	D_IN33
Y8	M13	D_IN34
Y9	M14	D_IN35

图 7

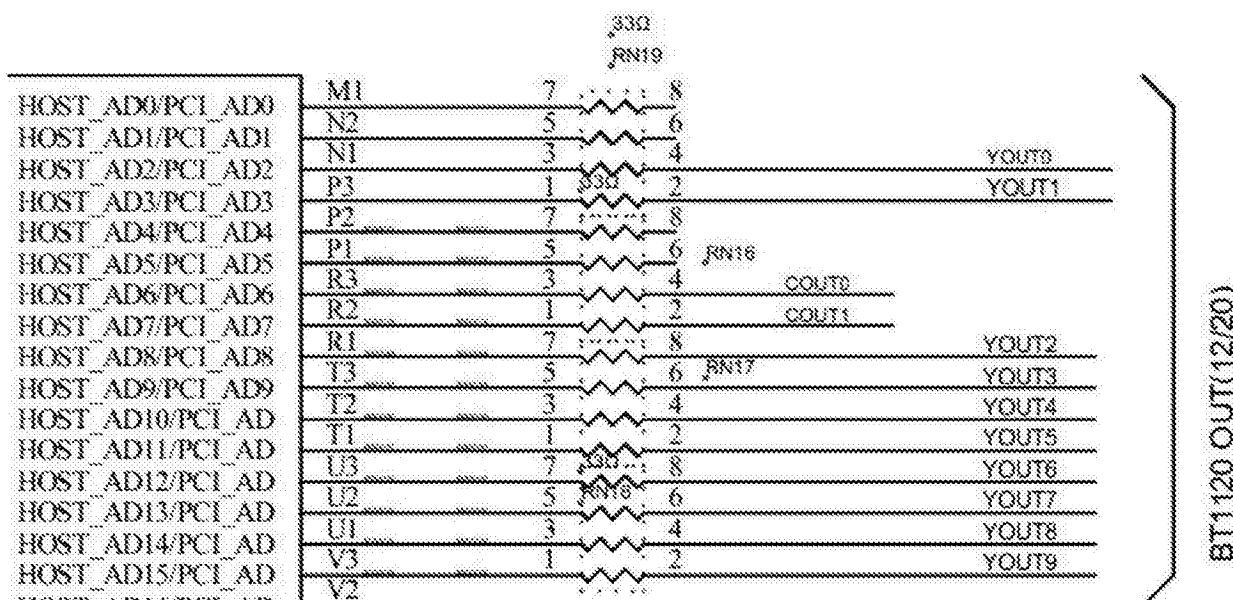


图 8a

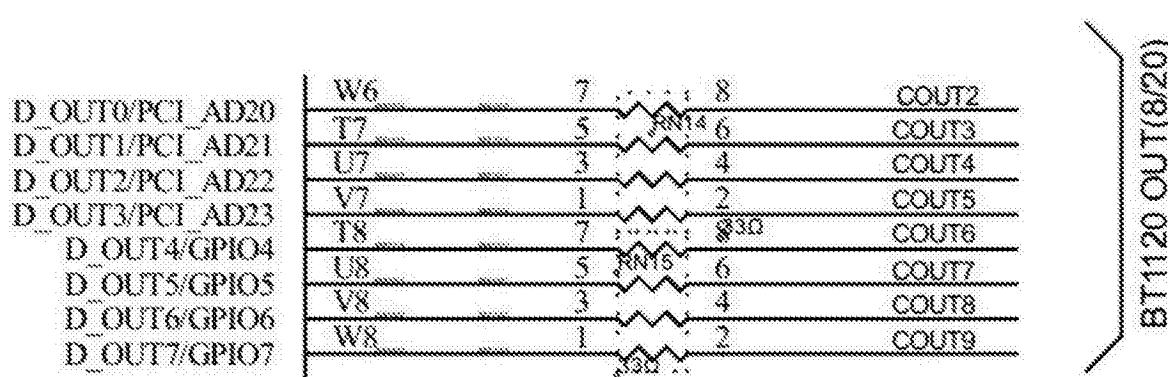


图 8b

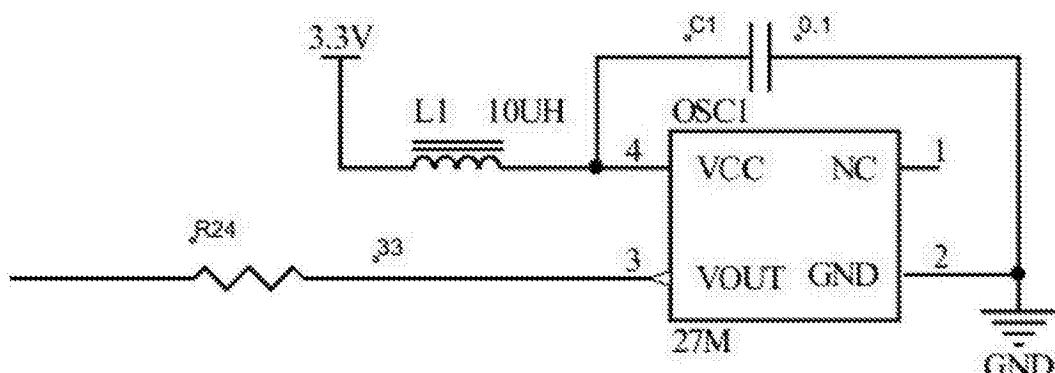


图 9

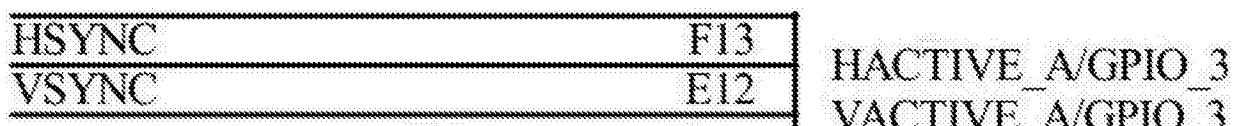


图 10

专利名称(译) 一种医用内窥镜的图像增强电路

公开(公告)号	CN204887165U	公开(公告)日	2015-12-16
申请号	CN201520460652.3	申请日	2015-06-30
[标]申请(专利权)人(译)	广东实联医疗器械有限公司		
申请(专利权)人(译)	广东实联医疗器械有限公司		
[标]发明人	陈锦棋		
发明人	陈锦棋		
IPC分类号	H04N5/225 H04N7/18 A61B1/045 A61B1/06		
代理人(译)	华辉 张奇洲		
外部链接	Espacenet Sipo		

摘要(译)

本实用新型涉及一种医用内窥镜的图像增强电路，包括一中心处理芯片；所述中心处理芯片包括：数据接收器、控制器、静态存储器、图像增强器、数据输出器和时钟发生器；所述数据接收器，其用于接收图像数据信号，并发送至该图像增强器；所述控制器，其用于接收外部触发信号，并相应控制数据接收器、图像增强器和数据输出器的工作状态；所述静态存储器，其用于存储图像增强器的驱动数据，以驱动该图像增强器的工作；所述图像增强器，其包括一图像边缘增强电路；所述图像边缘增强电路用于增强图像边缘的清晰度；所述数据输出器，其用于接收图像增强器处理后的图像数据，并进行数据输出；所述时钟发生器，其用于为中心处理芯片产生时钟信号。

