



(12) 发明专利申请

(10) 申请公布号 CN 104967805 A

(43) 申请公布日 2015. 10. 07

(21) 申请号 201510386276. 2

(22) 申请日 2015. 06. 30

(71) 申请人 广东实联医疗器械有限公司

地址 510440 广东省广州市白云区白云大道  
北友谊路嘉禾生产基地八一科技园 E  
栋四楼

(72) 发明人 陈锦棋

(74) 专利代理机构 广州新诺专利商标事务所有  
限公司 44100

代理人 华辉 张奇洲

(51) Int. Cl.

H04N 5/76(2006. 01)

H04N 7/18(2006. 01)

A61B 1/05(2006. 01)

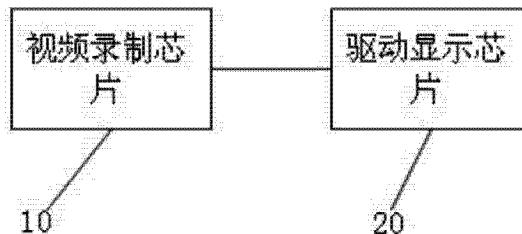
权利要求书2页 说明书6页 附图8页

(54) 发明名称

一种用于医用内窥镜的视频录制及驱动电路

(57) 摘要

本发明涉及一种用于医用内窥镜的视频录制及驱动电路，包括视频录制芯片和显示驱动芯片；所述录制芯片对外部接收的视频信号进行录制，并发送至显示驱动芯片，由显示驱动芯片控制回放显示；所述视频录制芯片包括：数据接收器、视频编码器、视频解码器、影像抓拍器、数据输出器、网口连接器和处理器；所述显示驱动芯片包括：模拟信号接收器、数字信号接收器、模数转换器、复用器、输出格式转换器、数据输出器和控制器。相比于现有技术，本发明针对现有技术的缺陷，提供了一种专门用于医用内窥镜的视频录制和显示驱动电路。



1. 一种用于医用内窥镜的视频录制及驱动电路,其特征在于:包括视频录制芯片和显示驱动芯片;所述视频录制芯片对外部接收的视频信号进行录制,并发送至显示驱动芯片,由显示驱动芯片控制回放显示;

所述视频录制芯片包括:数据接收器、视频编码器、视频解码器、影像抓拍器、数据输出器、网口连接器和处理器;

——所述数据接收器,用于接收外部的视频信号,并发送至视频编码器;

——所述视频编码器,用于对视频信号进行编码录制;

——所述视频解码器,用于对视频信号进行解码回放;

——所述影像抓拍器,用于对视频信号进行图像截取;

——所述数据输出器,用于对视频信号进行输出;

——所述网口连接器,用于将视频信号进行联网输出;

——所述处理器,用于控制数据接收器、视频编码器、视频解码器和数据输出器的工作;

所述显示驱动芯片包括:模拟信号接收器、数字信号接收器、模数转换器、复用器、输出格式转换器、数据输出器和控制器;

——所述模拟信号接收器,用于接收模拟信号,并发送至模数转换器;

——所述模数转换器,用于将模拟信号转换为数据信号,并发送至复用器;

——所述数据信号接收器,用于接收数据信号,并发送至复用器;

——所述复用器,用于将两路信号进行整合,并进行输出至输出格式转换器;

——所述输出格式转换器,用于将信号格式进行转换,并输出至数据输出器;

——所述数据输出器,将信号输出,并进行显示;

——所述控制器,用于控制模拟信号接收器、数字信号接收器、模数转换器、复用器、输出格式转换器、数据输出器和网口连接器的工作。

2. 根据权利要求 1 所述用于医用内窥镜的视频录制及驱动电路,其特征在于:所述视频录制芯片还包括一图像处理器,用于对数据接收器所接收的视频进行处理,并将处理后的图像发送至视频编码器。

3. 根据权利要求 2 所述用于医用内窥镜的视频录制及驱动电路,其特征在于:所述图像处理器包括边缘增强电路和消除噪音干扰电路。

4. 根据权利要求 1 所述用于医用内窥镜的视频录制及驱动电路,其特征在于:所述显示驱动芯片外部设有:电源端口、视频输入端口、视频输出端口和通讯端口;所述视频输入端口与该视频录制芯片内部的数据接收器连接,用于接收外部的视频数据;所述视频输出端口,与所述数据输出器连接,用于输出视频数据;所述通讯端口,与所述处理器连接,用于接收外部的串口命令。

5. 根据权利要求 4 所述用于医用内窥镜的视频录制及驱动电路,其特征在于:所述显示驱动芯片电源端口外接有一滤波电路;所述滤波电路包括一磁珠和至少一个电容;所述磁珠与电容的一端连接,且该电容的另一端接地;所述电源端口连接于磁珠和电容之间。

6. 根据权利要求 1 所述用于医用内窥镜的视频录制及驱动电路,其特征在于:所述显示驱动芯片还包括一视频解码器、场逆程数据处理器和存储器;

所述视频解码器,用于将模拟信号接收器接收的模拟信号进行解码,并发送至场逆程

数据处理器；

所述场逆程数据处理器，用于将解码后的模拟信号插入数据行，并发送至所述存储器进行存储；

所述存储器，用于存储经场逆程数据处理器处理后的数据，并发送至输出格式转换器。

7. 根据权利要求 1 所述用于医用内窥镜的视频录制及驱动电路，其特征在于：所述显示驱动芯片还包括一图像边缘平滑处理器，用于接收复位器的信号，并对视频图像的边缘进行平滑处理，再发送至格式转换器。

8. 根据权利要求 1 所述用于医用内窥镜的视频录制及驱动电路，其特征在于：所述显示驱动芯片的数据输出器同时进行色彩输出和 lvd 视频信号输出。

9. 根据权利要求 1 所述用于医用内窥镜的视频录制及驱动电路，其特征在于：所述显示驱动芯片的外部设有：电源端口、视频信号接收端口和视频信号输出端口；所述视频信号接收端口与显示驱动芯片内部的模拟信号接收器和数据信号接收器连接；所述视频输出端口与显示驱动芯片内部的数据输出器连接。

## 一种用于医用内窥镜的视频录制及驱动电路

### 技术领域

[0001] 本发明涉及一种视频录制、显示驱动电路，特别是一种用于医用内窥镜的视频录制及显示电路。

### 背景技术

[0002] 内窥镜是一种常用的医疗器械，由可弯曲部分、光源及一组镜头组成。经人体的天然孔道，或者是经手术做的小切口进入人体内，使用时将内窥镜导入预检查的器官，可直接窥视有关部位的变化。

[0003] 当内窥镜在人体内部时，通过该内窥镜的镜头部分进行视频采集，并将采集后的视频传输至主机后台进行图像处理，并进行实时播放。然后，由于医生在手术过程中，可能需要对某一个画面或视频重复观看，因此需要提供一种专门用于录制内窥镜采集的视频的电路。

[0004] 同时，当完成视频录制之后，还需要进行视频的回放播出。而在视频进行驱动播放时，使用常规的视频驱动播放电路，经常会产生视频播放不流畅问题。因此，需要提供一种能够用于医用内窥镜的视频驱动电路。

### 发明内容

[0005] 本发明在于克服现有技术的缺点与不足，提供一种用于医用内窥镜的视频录制及显示驱动电路。

[0006] 本发明通过以下技术方案实现：一种用于医用内窥镜的视频录制及驱动电路，包括视频录制芯片和显示驱动芯片；所述录制芯片对外部接收的视频信号进行录制，并发送至显示驱动芯片，由显示驱动芯片控制回放显示；

[0007] 所述视频录制芯片包括：数据接收器、视频编码器、视频解码器、影像抓拍器、数据输出器、网口连接器和处理器；

[0008] ——所述数据接收器，用于接收外部的视频信号，并发送至视频编码器；

[0009] ——所述视频编码器，用于对视频信号进行编码录制；

[0010] ——所述视频解码器，用于对视频信号进行解码回放；

[0011] ——所述影像抓拍器，用于对视频信号进行图像截取；

[0012] ——所述数据输出器，用于对视频信号进行输出；

[0013] ——所述网口连接器，用于将视频信号进行联网输出；

[0014] ——所述处理器，用于控制数据接收器、视频编码器、视频解码器、数据输出器和网口连接器的工作；

[0015] 所述显示驱动芯片包括：模拟信号接收器、数字信号接收器、模数转换器、复用器、输出格式转换器、数据输出器和控制器；

[0016] ——所述模拟信号接收器，用于接收模拟信号，并发送至模数转换器；

[0017] ——所述模数转换器，用于将模拟信号转换为数据信号，并发送至复用器；

- [0018] ——所述数据信号接收器,用于接收数据信号,并发送至复用器;
- [0019] ——所述复用器,用于将两路信号进行整合,并进行输出至输出格式转换器;
- [0020] ——所述输出格式转换器,用于将信号格式进行转换,并输出至数据输出器;
- [0021] ——所述数据输出器,将信号输出,并进行显示;
- [0022] ——所述控制器,用于控制模拟信号接收器、数字信号接收器、模数转换器、复用器、输出格式转换器和数据输出器的工作。

[0023] 相比于现有技术,本发明针对现有技术的缺陷,提供了一种专门用于医用内窥镜的视频录制电路。具体通过在控制芯片中划分为多个功能模块,分别并由各个功能模块独立协调工作,能够实现对视频录制,达到可以回放重播的效果。

[0024] 进一步,本发明还提供了一种专门用于医用内窥镜的视频驱动电路。具体通过在控制芯片中划分为多个功能模块,分别并由各个功能模块独立协调工作,能够实现对视频驱动的效果,使播放更加流畅清晰。

[0025] 作为本发明的进一步改进,所述视频录制芯片还包括一图像处理器,用于对数据接收器所接收的视频进行处理,并将处理后的图像发送至视频编码器。

[0026] 作为本发明的进一步改进,所述图像处理器包括边缘增强电路和消除噪音干扰电路。

[0027] 作为本发明的进一步改进,所述显示驱动芯片外部设有:电源端口、视频输入端口、视频输出端口和通讯端口;所述视频输入端口与该视频录制芯片内部的数据接收器连接,用于接收外部的视频数据;所述视频输出端口,与所述数据输出器连接,用于输出视频数据;所述通讯端口,与所述处理器连接,用于接收外部的串口命令。

[0028] 作为本发明的进一步改进,所述显示驱动芯片电源端口外接有一滤波电路;所述滤波电路包括一磁珠和至少一个电容;所述磁珠与电容的一端连接,且该电容的另一端接地;所述电源端口连接于磁珠和电容之间。

[0029] 作为本发明的进一步改进,所述显示驱动芯片还包括一视频解码器、场逆程数据处理器和存储器;

[0030] 所述视频解码器,用于将模拟信号接收器接收的模拟信号进行解码,并发送至场逆程数据处理器;

[0031] 所述场逆程数据处理器,用于将解码后的模拟信号插入数据行,并发送至所述存储器进行存储;

[0032] 所述存储器,用于存储经场逆程数据处理器处理后的数据,并发送至输出格式转换器。

[0033] 作为本发明的进一步改进,所述显示驱动芯片还包括一图像边缘平滑处理器,用于接收复位器的信号,并对视频图像的边缘进行平滑处理,再发送至格式转换器。

[0034] 作为本发明的进一步改进,所述显示驱动芯片的数据输出器同时进行色彩输出和1vds 视频信号输出。

[0035] 作为本发明的进一步改进,所述显示驱动芯片的外部设有:电源端口、视频信号接收端口和视频信号输出端口;所述视频信号接收端口与显示驱动芯片内部的模拟信号接收器和数据信号接收器连接;所述视频输出端口与显示驱动芯片内部的数据输出器连接。

[0036] 为了更好地理解和实施,下面结合附图详细说明本发明。

## 附图说明

- [0037] 图 1 是本发明的视频录制芯片和显示驱动芯片的连接示意图。
- [0038] 图 2 是视频录制芯片的内部器件连接示意图。
- [0039] 图 3 是视频录制芯片的视频输入电路图。
- [0040] 图 4 是视频录制芯片的视频输出电路图。
- [0041] 图 5 是视频录制芯片的通讯输入电路图。
- [0042] 图 6 是视频录制芯片的电源端口的局部放大图。
- [0043] 图 7 是视频录制芯片的通讯端口的局部放大图。
- [0044] 图 8 是显示驱动芯片的内部器件连接示意图。
- [0045] 图 9 是显示驱动芯片的外部信号输入电路图。
- [0046] 图 10 是显示驱动芯片的外部信号输出电路图。
- [0047] 图 11 是显示驱动芯片的电源端口的局部放大图。
- [0048] 图 12 是显示驱动芯片的视频输入端口的局部放大图。
- [0049] 图 13 是显示驱动芯片的视频输出端口的局部放大图。

## 具体实施方式

[0050] 请参阅图 1, 其为本发明的视频录制芯片和显示驱动芯片的连接示意图。本发明提供了一种用于医用内窥镜的视频录制及驱动电路, 包括视频录制芯片 10 和显示驱动芯片 20 ;所述视频录制芯片 10 对外部接收的视频信号进行录制, 并发送至显示驱动芯片 20 , 由显示驱动芯片 20 控制回放显示。

[0051] 请参阅图 2, 其为视频录制芯片的内部器件连接示意图。所述视频录制芯片包括 : 数据接收器 11、图像处理器 12、视频编码器 13、视频解码器 14、影像抓拍器 15、数据输出器 16、网口连接器 17 和处理器 18 ;

[0052] 所述数据接收器 11, 用于接收外部的视频信号, 并发送至图像处理器 ;

[0053] 所述图像处理器 12, 用于接收数据接收器发送的视频进行, 并对视频图像进行处理, 再发送至视频编码器 ;其中, 所述图像处理器包括用于增强图像边缘的清晰度的边缘增强电路和用于消除信号干扰的消除噪音干扰电路。

[0054] 所述视频编码器 13, 用于对视频信号进行编码录制 ;

[0055] 所述视频解码器 14, 用于对视频信号进行解码回放 ;

[0056] 所述影像抓拍器 15, 用于对视频信号进行图像截取 ;

[0057] 所述数据输出器 16, 用于对视频信号进行输出 ;

[0058] 所述网口连接器 17, 用于将视频信号输出至网络 ;

[0059] 所述处理器 18, 用于控制数据接收器、图像处理器、视频编码器、视频解码器、影像抓拍器、数据输出器和网口连接器的工作。

[0060] 请参阅图 3-5, 其为视频录制芯片的视频输入、视频输出和通讯输入电路图。进一步, 所述视频录制芯片外部设有 :电源端口 101、视频输入端口 102、视频输出端口 103 和通讯端口 104。所述视频输入端口 102 与该视频录制芯片内部的数据接收器连接, 用于接收外部的视频数据 ;所述视频输出端口 103, 与所述数据输出器连接, 用于输出视频数据 ;所述

通讯端口 104,与所述处理器连接,用于接收外部的串口命令。

[0061] 请参阅图 6,其为电源端口的局部放大图。所述电源端口 101 外接有一滤波电路;所述滤波电路包括一磁珠和至少一个电容;所述磁珠与电容的一端连接,且该电容的另一端接地;所述电源端口连接于磁珠和电容之间。

[0062] 请参阅图 7,其为通讯端口的局部放大图。所述通讯端口 104 包括了两个引脚,作为串口与外部命令进行通讯。通过串口通讯的方式,使用的数据线少,可以节约通信成本。

[0063] 请参阅图 8,其为显示驱动芯片的内部器件连接示意图。所述显示驱动芯片包括:模拟信号接收器 21、数字信号接收器 22、模数转换器 23、复用器 24、图像边缘平滑处理器 25、视频解码器 26、场逆程数据处理器 27、存储器 28、输出格式转换器 29、数据输出器 210 和控制器 211。

[0064] 所述模拟信号接收器 21,用于接收模拟信号,并发送至模数转换器 23;

[0065] 所述数据信号接收器 22,用于接收数据信号,并发送至复用器 24;

[0066] 所述模数转换器 23,用于将模拟信号转换为数据信号,并发送至复用器 24;

[0067] 所述复用器 24,用于将两路信号进行整合,并进行输出至输出图像边缘平滑处理器 25;

[0068] 所述图像边缘平滑处理器 25,用于接收复位器的信号,并对视频图像的边缘进行平滑处理,再发送至格式转换器 29。

[0069] 所述视频解码器 26,用于将模拟信号接收器接收的模拟信号进行解码,并发送至场逆程数据处理器 27;

[0070] 所述场逆程数据处理器 27,用于将解码后的模拟信号插入数据行,并发送至所述存储器 28 进行存储;

[0071] 所述存储器 28,用于存储经场逆程数据处理器处理后的数据,并发送至输出格式转换器 29。

[0072] 所述输出格式转换器 29,用于将信号格式进行转换,并输出至数据输出器 210;

[0073] 所述数据输出器 210 同时进行色彩输出和 1vds 视频信号输出。

[0074] 所述控制器 211,用于控制模拟信号接收器 21、数字信号接收器 22、模数转换器 23、复用器 24、图像边缘平滑处理器 25、视频解码器 26、场逆程数据处理器 27、存储器 28、输出格式转换器 29 和数据输出器 210 的工作。

[0075] 请参阅图 9 和图 10,其分别为显示驱动芯片的外部信号输入电路图和信号输出电路图。进一步,所述显示驱动芯片的外部设有:电源端口 201、视频信号接收端口 202 和视频信号输出端口 203;所述视频信号接收端口 202 与显示驱动芯片内部的模拟信号接收器 21 和数据信号接收器 22 连接;所述视频输出端口 203 与显示驱动芯片内部的数据输出器 210 连接。

[0076] 请参阅图 11,其为显示驱动芯片的电源端口的局部放大图。所述电源端口 201 包括一个 1.2V 的电源引脚和 3.3V 的电源引脚;所述 1.2V 引脚外接有两个并联的电容,用于过滤交流信号;所述 3.3V 外接有 5 个并联电容,用于过滤不同频率的交流信号。

[0077] 请参阅图 12,其为显示驱动芯片的视频输入端口的局部放大图。所述视频输入端口 202 包括两组引脚,一组用于接收录制电路的录制信号,另一组用于接收实时播放的视频信号。其中,引脚 B5 ~ B8、A5 ~ A8 用于接收录制电路的录制信号,引脚 B1 ~ B4、A1 ~

A4 用于接收实时播放的视频信号。

[0078] 请参阅图 13, 其为显示驱动芯片的视频输出端口的局部放大图。所述视频输出端口 203 包括 12 组引脚, 分别与数据输出器连接, 用于输出回放视频信号和实时视频信号。

[0079] 以下对本发明的图像增强电路的工作过程进行描述:

[0080] S1 : 将视频录制芯片和显示驱动芯片的外部端口依照上述的要求进行电路接入;

[0081] S2 : 所述视频录制芯片的数据接收器 11 于接收外部的视频信号, 并发送至图像处理器 12;

[0082] S3 : 所述图像处理器 12 接收数据接收器 11 发送的视频进行, 并对视频图像进行处理, 再发送至视频编码器 13; 其中, 所述图像处理器 12 包括用于增强图像边缘的清晰度的边缘增强电路和用于消除信号干扰的消除噪音干扰电路。

[0083] S4 : 所述视频编码器 13 对视频信号进行编码录制;

[0084] S5 : 当接收到外部通讯命令时, 所述视频解码器 14 对视频信号进行解码回放, 并发送至数据输出器 16;

[0085] S6 : 所述影像抓拍器 15 将视频信号的某一帧图像进行截取, 并发送至数据输出器 16;

[0086] S7 : 所述数据输出器 16 对视频信号进行输出至显示驱动芯片 20, 同时由所述网口连接器 17 将视频信号输出至网络。

[0087] S8 : 所述模拟信号接收器 21 接收模拟信号, 并发送至模数转换器 23;

[0088] S9 : 所述数据信号接收器 22 接收数据信号, 并发送至复用器 24;

[0089] S10 : 所述模数转换器 23 将模拟信号转换为数据信号, 并发送至复用器 24;

[0090] S11 : 所述复用器 24 将两路信号进行整合, 并进行输出至输出图像边缘平滑处理器 25;

[0091] S12 : 所述图像边缘平滑处理器 25 接收复位器的信号, 并对视频图像的边缘进行平滑处理, 再发送至格式转换器 29。

[0092] S13 : 所述视频解码器 26 将模拟信号接收器接收的模拟信号进行解码, 并发送至场逆程数据处理器 27;

[0093] S14 : 所述场逆程数据处理器 27, 用于将解码后的模拟信号插入数据行, 并发送至所述存储器 28 进行存储;

[0094] S15 : 所述存储器 28 存储经场逆程数据处理器处理后的数据, 并发送至输出格式转换器 29。

[0095] S16 : 所述输出格式转换器 29 将信号格式进行转换, 并输出至数据输出器 210;

[0096] S17 : 所述数据输出器 210 同时进行色彩输出和 lvds 视频信号输出。

[0097] 相比于现有技术, 本发明针对现有技术的缺陷, 提供了一种专门用于医用内窥镜的视频录制电路。具体通过在控制芯片中划分为多个功能模块, 分别并由各个功能模块独立协调工作, 能够实现对视频录制, 达到可以回放重播的效果。

[0098] 进一步, 本发明还提供了一种专门用于医用内窥镜的视频驱动电路。具体通过在控制芯片中划分为多个功能模块, 分别并由各个功能模块独立协调工作, 能够实现对视频驱动的效果, 使播放更加流畅清晰。

[0099] 本发明并不局限于上述实施方式, 如果对本发明的各种改动或变形不脱离本发明

的精神和范围，倘若这些改动和变形属于本发明的权利要求和等同技术范围之内，则本发明也意图包含这些改动和变形。

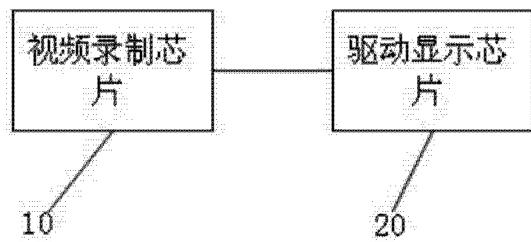


图 1

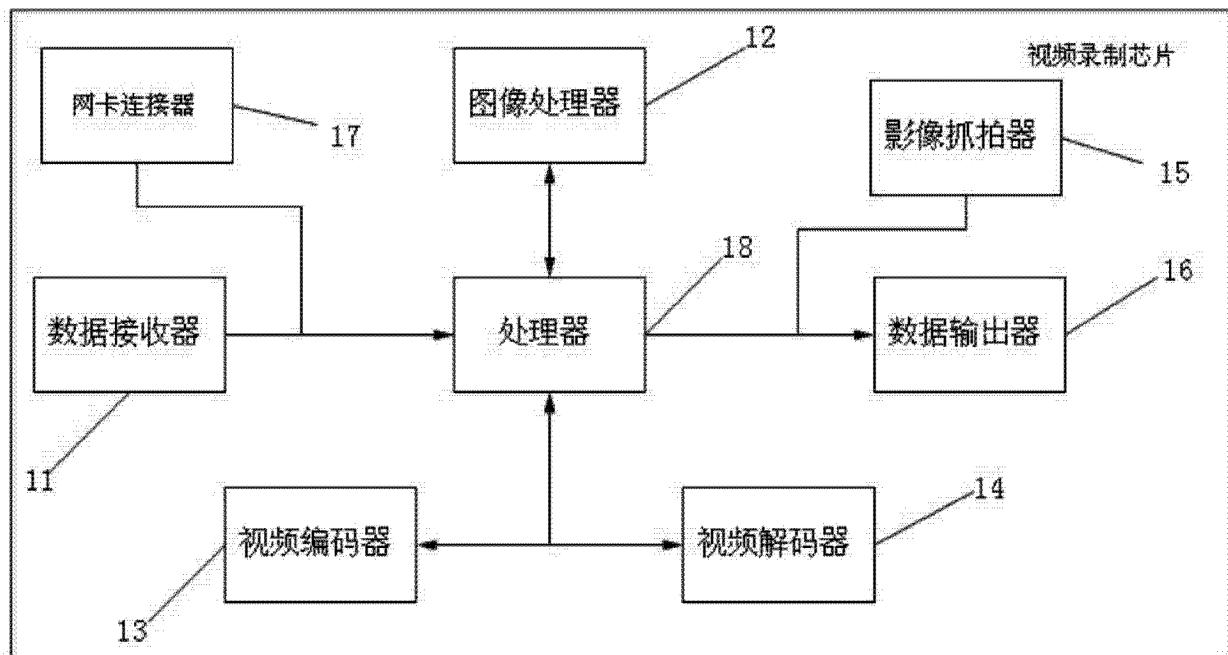


图 2

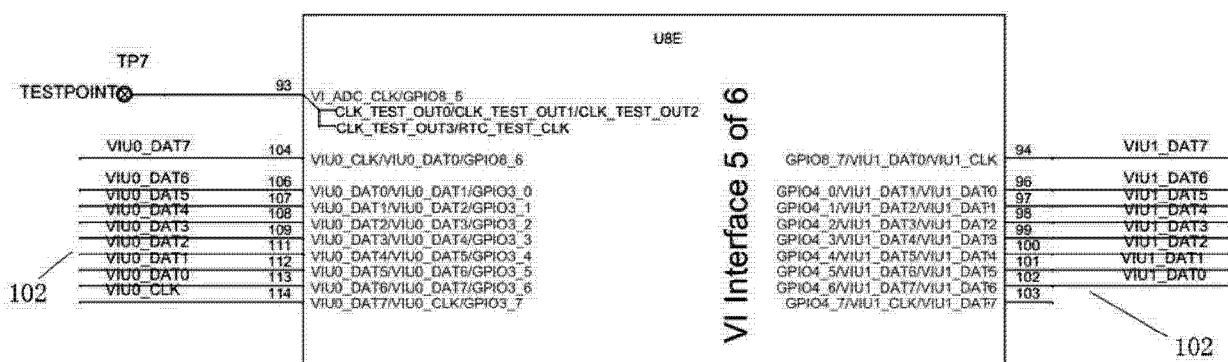


图 3

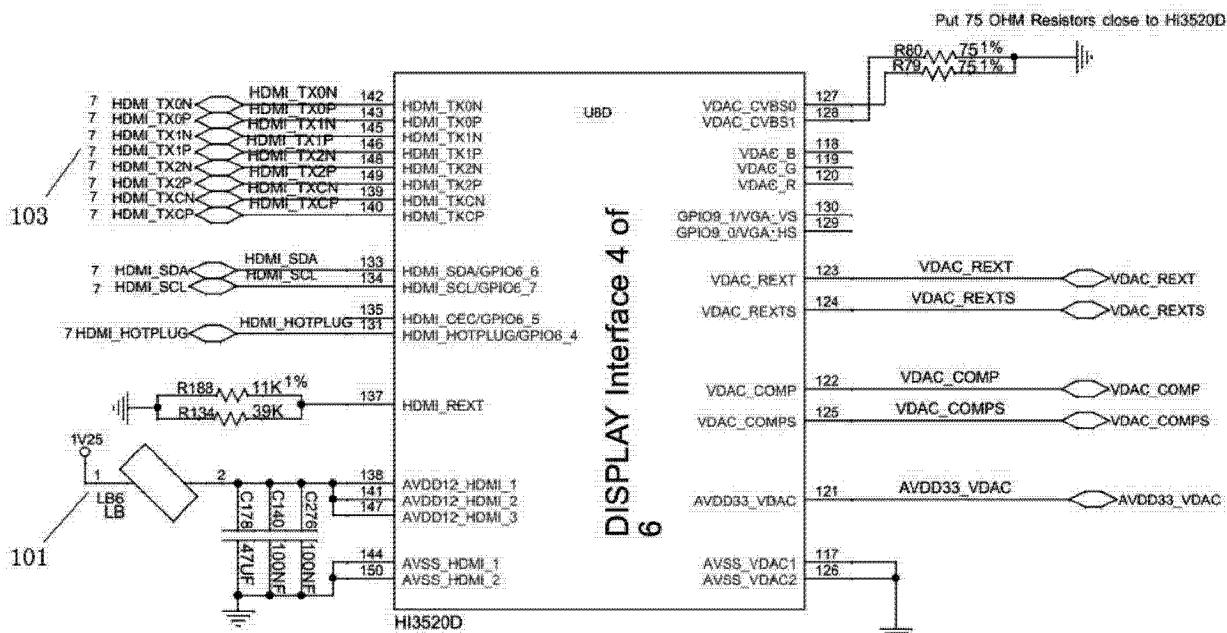


图 4

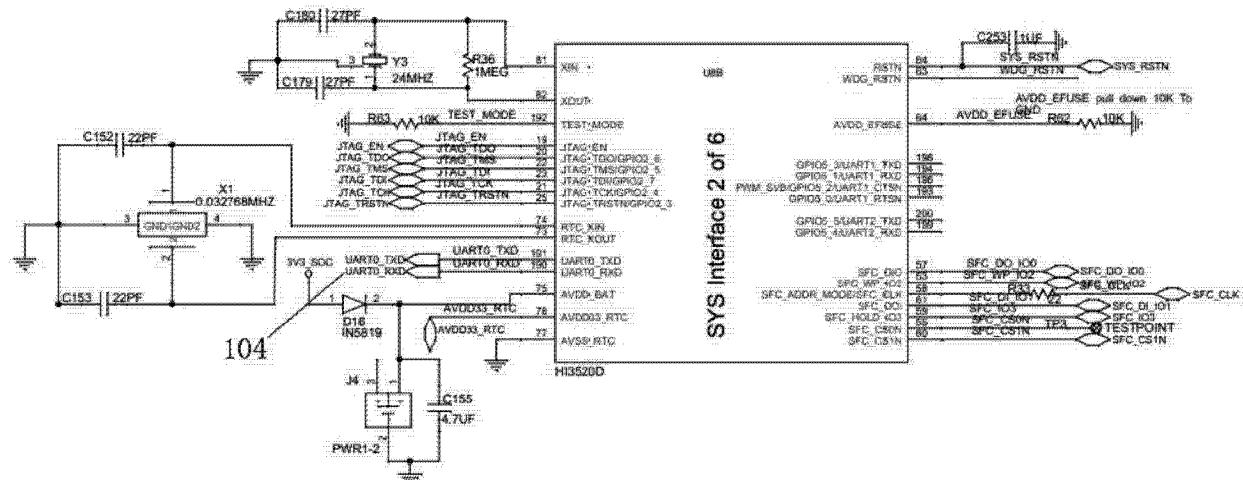


图 5

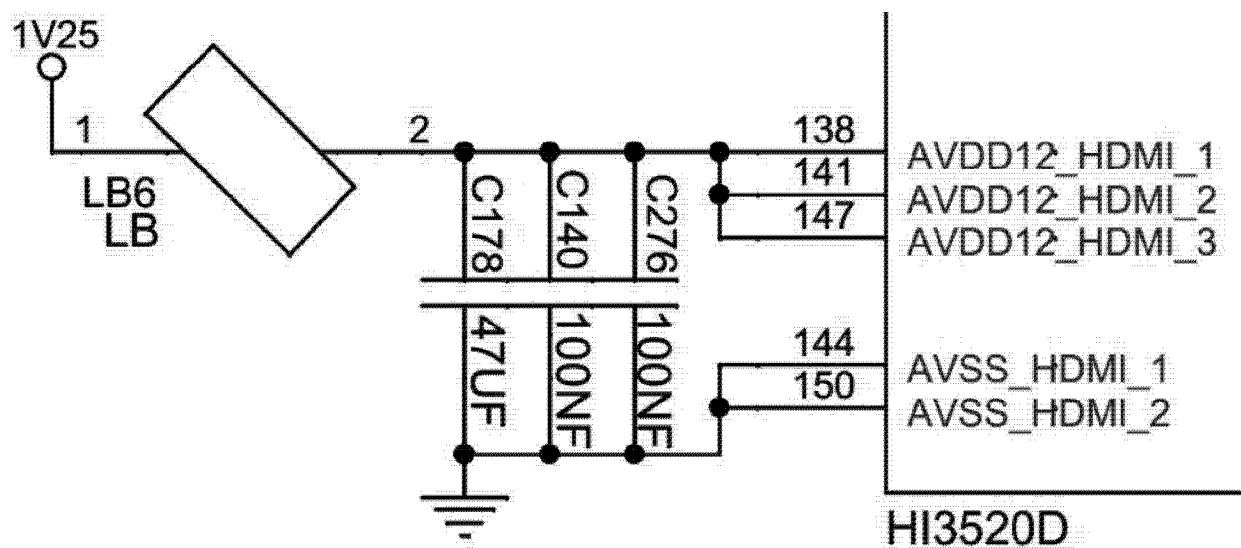


图 6



图 7

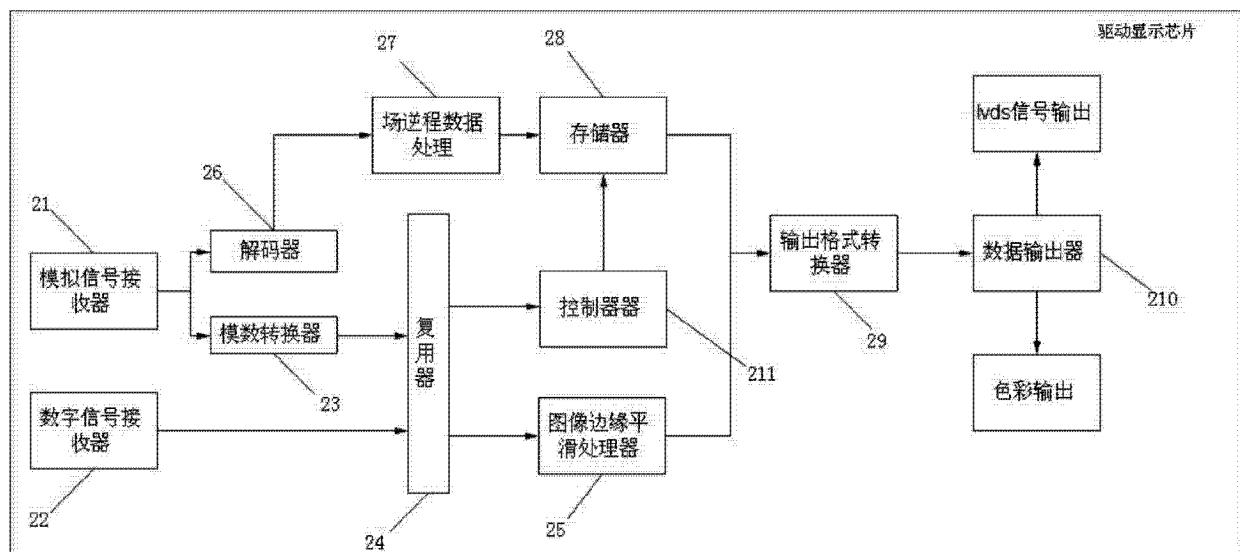


图 8

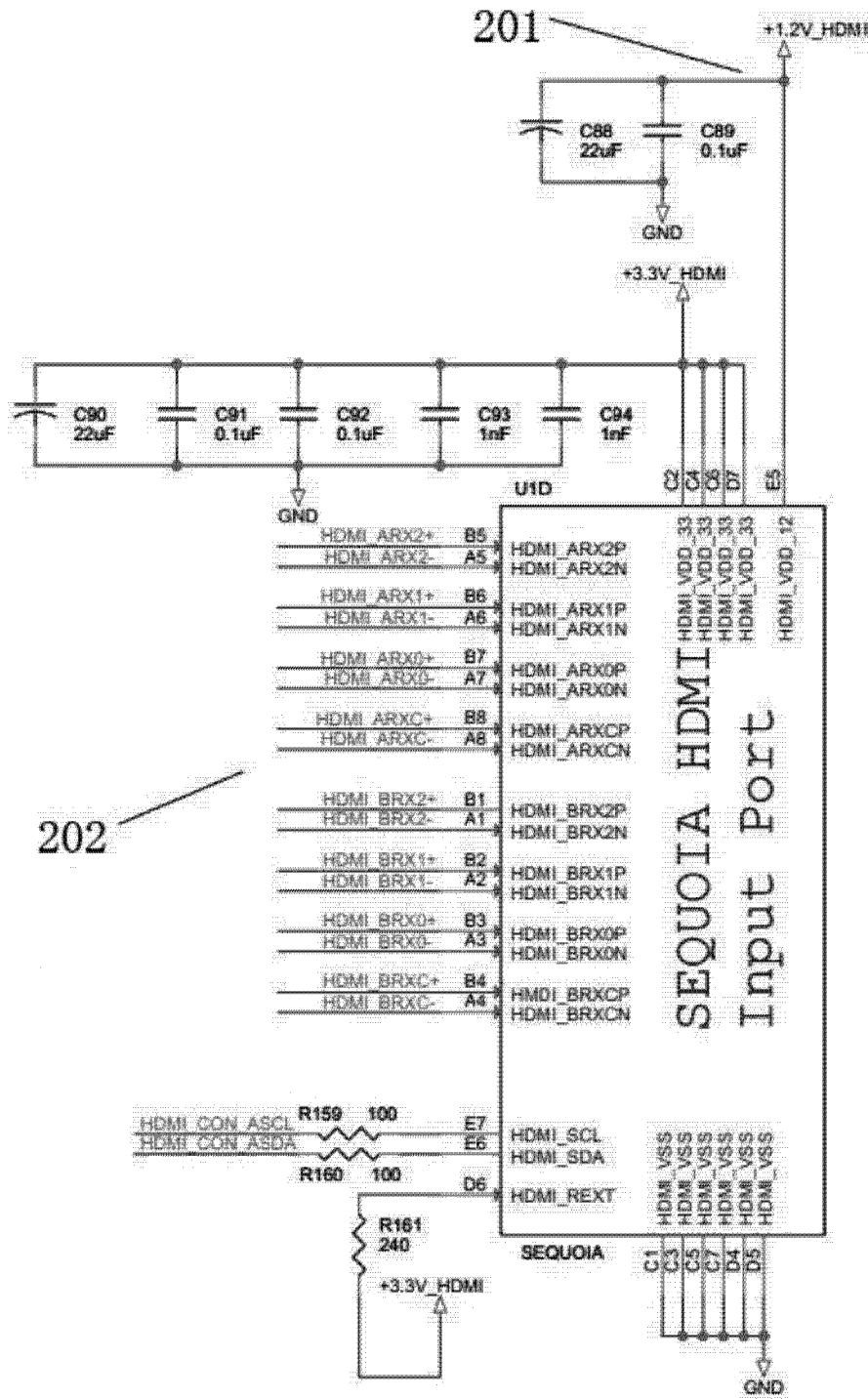


图 9

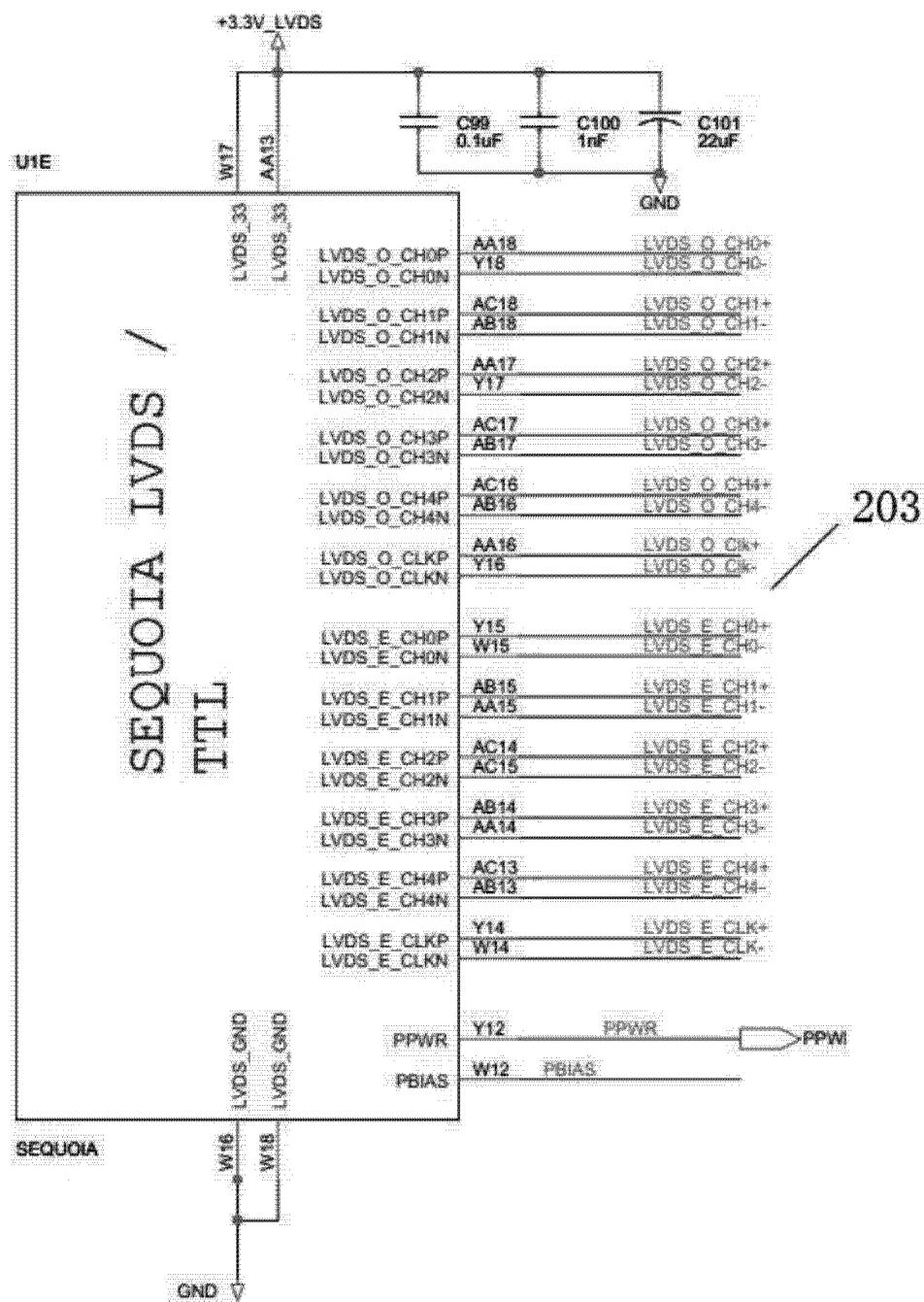


图 10

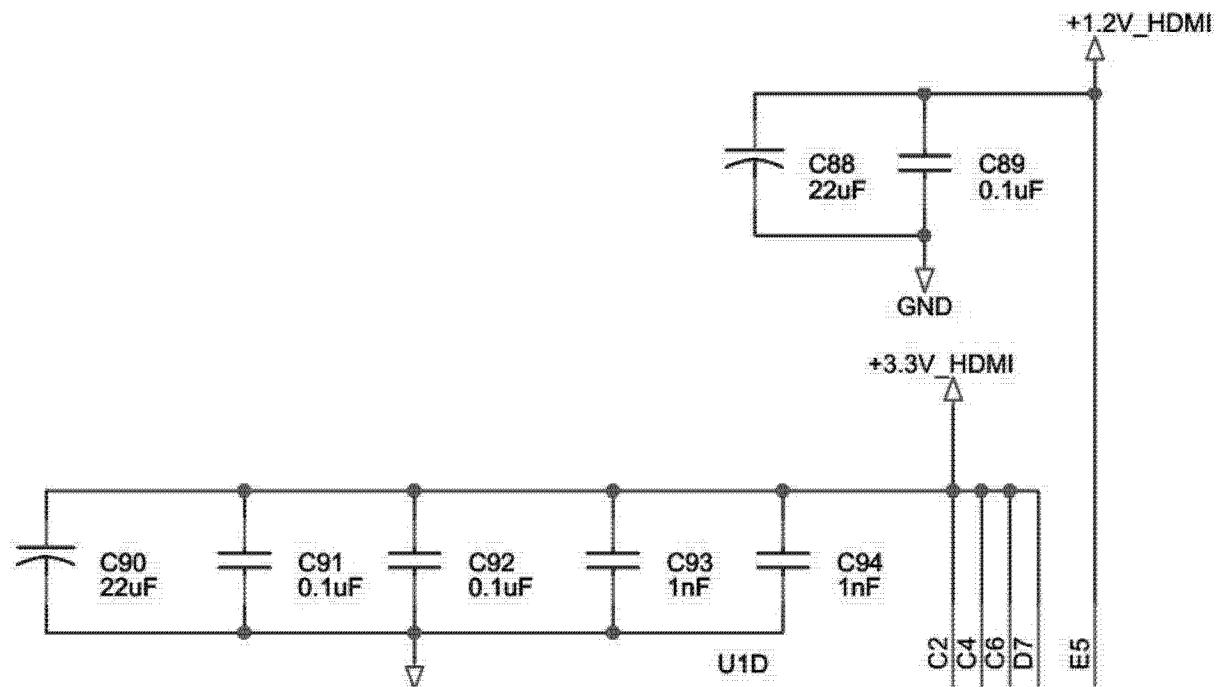


图 11

HDMI ARX2+	B5	HDMI_ARX2P
HDMI ARX2-	A5	HDMI_ARX2N
HDMI ARX1+	B6	HDMI_ARX1P
HDMI ARX1-	A6	HDMI_ARX1N
HDMI ARX0+	B7	HDMI_ARX0P
HDMI ARX0-	A7	HDMI_ARX0N
HDMI ARXC+	B8	HDMI_ARXCP
HDMI ARXC-	A8	HDMI_ARXCN
HDMI BRX2+	B1	HDMI_BRX2P
HDMI BRX2-	A1	HDMI_BRX2N
HDMI BRX1+	B2	HDMI_BRX1P
HDMI BRX1-	A2	HDMI_BRX1N
HDMI BRX0+	B3	HDMI_BRX0P
HDMI BRX0-	A3	HDMI_BRX0N
HDMI BRXC+	B4	HMDI_BRXCP
HDMI BRXC-	A4	HDMI_BRXCN

图 12

LVDS_O_CH0P	AA18	LVDS_O_CH0+
LVDS_O_CH0N	Y18	LVDS_O_CH0-
LVDS_O_CH1P	AC18	LVDS_O_CH1+
LVDS_O_CH1N	AB18	LVDS_O_CH1-
LVDS_O_CH2P	AA17	LVDS_O_CH2+
LVDS_O_CH2N	Y17	LVDS_O_CH2-
LVDS_O_CH3P	AC17	LVDS_O_CH3+
LVDS_O_CH3N	AB17	LVDS_O_CH3-
LVDS_O_CH4P	AC16	LVDS_O_CH4+
LVDS_O_CH4N	AB16	LVDS_O_CH4-
LVDS_O_CLKP	AA16	LVDS_O_CLK+
LVDS_O_CLKN	Y16	LVDS_O_CLK-
LVDS_E_CH0P	Y15	LVDS_E_CH0+
LVDS_E_CH0N	W15	LVDS_E_CH0-
LVDS_E_CH1P	AB15	LVDS_E_CH1+
LVDS_E_CH1N	AA15	LVDS_E_CH1-
LVDS_E_CH2P	AC14	LVDS_E_CH2+
LVDS_E_CH2N	AC15	LVDS_E_CH2-
LVDS_E_CH3P	AB14	LVDS_E_CH3+
LVDS_E_CH3N	AA14	LVDS_E_CH3-
LVDS_E_CH4P	AC13	LVDS_E_CH4+
LVDS_E_CH4N	AB13	LVDS_E_CH4-
LVDS_E_CLKP	Y14	LVDS_E_CLK+
LVDS_E_CLKN	W14	LVDS_E_CLK-

图 13

专利名称(译)	一种用于医用内窥镜的视频录制及驱动电路		
公开(公告)号	<a href="#">CN104967805A</a>	公开(公告)日	2015-10-07
申请号	CN201510386276.2	申请日	2015-06-30
[标]申请(专利权)人(译)	广东实联医疗器械有限公司		
申请(专利权)人(译)	广东实联医疗器械有限公司		
当前申请(专利权)人(译)	广东实联医疗器械有限公司		
[标]发明人	陈锦棋		
发明人	陈锦棋		
IPC分类号	H04N5/76 H04N7/18 A61B1/05		
代理人(译)	华辉 张奇洲		
外部链接	<a href="#">Espacenet</a>	<a href="#">Sipo</a>	

**摘要(译)**

本发明涉及一种用于医用内窥镜的视频录制及驱动电路，包括视频录制芯片和显示驱动芯片；所述录制芯片对外部接收的视频信号进行录制，并发送至显示驱动芯片，由显示驱动芯片控制回放显示；所述视频录制芯片包括：数据接收器、视频编码器、视频解码器、影像抓拍器、数据输出器、网口连接器和处理器；所述显示驱动芯片包括：模拟信号接收器、数字信号接收器、模数转换器、复用器、输出格式转换器、数据输出器和控制器。相比于现有技术，本发明针对现有技术的缺陷，提供了一种专门用于医用内窥镜的视频录制和显示驱动电路。

