

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第3944084号

(P3944084)

(45) 発行日 平成19年7月11日(2007.7.11)

(24) 登録日 平成19年4月13日(2007.4.13)

(51) Int.Cl.

A 6 1 B 8/00 (2006.01)

F I

A 6 1 B 8/00

請求項の数 4 (全 11 頁)

|           |                               |           |                                         |
|-----------|-------------------------------|-----------|-----------------------------------------|
| (21) 出願番号 | 特願2003-1717 (P2003-1717)      | (73) 特許権者 | 390029791<br>アロカ株式会社<br>東京都三鷹市牟礼6丁目2番1号 |
| (22) 出願日  | 平成15年1月8日(2003.1.8)           | (74) 代理人  | 100075258<br>弁理士 吉田 研二                  |
| (65) 公開番号 | 特開2004-209111 (P2004-209111A) | (74) 代理人  | 100096976<br>弁理士 石田 純                   |
| (43) 公開日  | 平成16年7月29日(2004.7.29)         | (72) 発明者  | 木見田 裕治<br>東京都三鷹市牟礼6丁目2番1号 アロ<br>カ株式会社内  |
| 審査請求日     | 平成16年8月26日(2004.8.26)         | 審査官       | 後藤 順也                                   |

最終頁に続く

(54) 【発明の名称】 超音波診断装置

(57) 【特許請求の範囲】

## 【請求項1】

複数の異なる周波数のクロックの中から選ばれた選定クロックをカウントし、そのカウント値と送信遅延時間を決定するために設定された遅延カウント値とが一致した場合に、前記選定クロックを出力し、その出力に基づいて送信周波数の送信パルスを生成する制御回路と、

前記送信パルスに基づいて超音波振動子に供給する送信駆動パルスを生成する送信回路と、

を有する送信部を含む超音波診断装置において、

送信遅延時間を基準周波数のクロックのカウント値に置き換える算出手段と、

基準カウント値が示す時間を前記選定クロックのカウント値に換算し、その換算されたカウント値を前記送信遅延時間の決定のための遅延カウント値として設定する手段と、  
を備えることを特徴とする超音波診断装置。

## 【請求項2】

超音波を送受波する複数の振動素子と、

前記各振動素子ごとに、複数の異なる周波数のクロックの中から選ばれた選定クロックをカウントし、そのカウント値と、各振動素子に対応する各送信遅延時間を決定するために設定された各遅延カウント値とが一致した場合に、前記選定クロックをそれぞれ出力し、その各出力に基づいて送信周波数の各送信パルスを生成する制御回路と、

各送信パルスに基づいて、前記各振動素子に供給する各送信駆動パルスを生成する送信回

10

20

路と、

を有する送信部を含む超音波診断装置において、

前記各振動素子ごとに、各送信遅延時間を基準周波数のクロックのカウント値に置き換える算出手段と、

前記各振動素子ごとに、基準周波数のクロックのカウント値が示す時間を前記選定クロックのカウント値に換算し、その換算されたカウント値を前記送信遅延時間の決定のための遅延カウント値として設定する手段と、

を備えることを特徴とする超音波診断装置。

#### 【請求項 3】

請求項 1 または請求項 2 に記載の超音波診断装置において、前記遅延カウント値へ換算する手段は、前記基準周波数のクロックのカウント値と、前記複数の異なる周波数の各クロックに対応する遅延カウント値との間の換算テーブルであり、前記選定クロックの周波数と、前記基準周波数のクロックのカウント値とを入力し、前記選定クロックに対応する遅延カウント値を出力するメモリであることを特徴とする超音波診断装置。

10

#### 【請求項 4】

請求項 1 または請求項 2 に記載の超音波診断装置において、前記基準周波数のクロックのカウント値を表すビット数が、前記選定クロックに対応する遅延カウント値を表すビット数より多いことを特徴とする超音波診断装置。

#### 【発明の詳細な説明】

#### 【0001】

20

#### 【発明の属する技術分野】

本発明は超音波診断装置に係り、特に送信遅延時間を設定する超音波診断装置に関する。

#### 【0002】

#### 【従来の技術】

生体組織に超音波を送信し、そのエコー信号を処理し例えば断層画像、ドプラ情報等として表示する超音波診断装置では、複数の振動素子からなる超音波振動子により超音波ビームが形成され、この超音波ビームが電子的に走査される。この電子走査を行うため、各振動素子ごとに所定量遅延された送信信号が供給される。

#### 【0003】

図 4 は、超音波診断装置の送信部 10 のブロック図である。送信部 10 は、図示されていない送受信制御部の制御の下で、超音波振動子 11 の複数の振動素子 12a ~ 12n に、それぞれ対応する送信遅延時間を有する送信駆動信号を供給する。

30

#### 【0004】

図 4 において、第 1 分周器 32 は、分周比を可変することで複数の周波数を生成する機能を有し、後述する CPU 36 の制御の下で選ばれた分周比に従ってクロック発生器 30 の出力を分周しクロック信号 46 として各カウンタ 34a ~ 34n に対して出力する。例えばクロック発生器 30 の出力が 120 MHz のときは、クロック信号 46 の周波数として 40 MHz、30 MHz、24 MHz 等を生成できる。

#### 【0005】

各カウンタ 34a ~ 34n は、第 1 分周器 32 から入力されるクロック信号 46 をカウントするカウンタで、初期化信号 42 によりカウント値をリセットするリセット端子と、送信遅延時間を規定する各遅延カウント値が設定される遅延カウント値設定部 40a ~ 40n とを備えている。遅延カウント値設定部 40a ~ 40n には、後述する CPU 36 の制御の下で、データ保持部 38 から各振動素子 12a ~ 12n にそれぞれ対応する各遅延カウント値が出力され設定される。各カウンタ 34a ~ 34n は、初期化信号 42 の入力後からクロック信号 46 のカウントを開始し、そのカウント値が設定された遅延カウント値と一致するとカウンタ出力信号 48 を出力する。

40

#### 【0006】

第 2 分周器 58 はカウンタ出力信号 48 を分周して所期の送信周波数とする回路である。増幅器 60 は分周された信号を増幅し送信駆動信号として各振動素子 12a ~ 12n に供

50

給する回路である。第2分周器58を用いることで、クロック信号46の周波数をその分高くでき、遅延カウント値の分解能を上げることができる。

【0007】

CPU36は、各振動素子12a～12nの送信遅延時間を規定する各遅延カウント値を算出する算出手段としての機能を有する。すなわち第1分周器32で生成可能なクロック信号46の周波数ごとに、各振動素子12a～12nに対応する各遅延カウント値を算出し、データ保持部38に出力する。

【0008】

データ保持部38は、算出されたすべての遅延カウント値を記憶し保持する。例えば各振動素子12a～12nに対応して算出された各遅延カウント値を、クロック信号46の周波数ごとに記憶し保持する。したがって、第1分周器32で生成可能な周波数が40MHz、30MHz、24MHz等N種類とすると、N種類の周波数に対応して各振動素子12a～12nごとの各遅延カウント値がCPU36により算出され、その算出結果がデータ保持部38により記憶される。

【0009】

また、CPU36は、第1分周器32、第2分周器58、データ保持部38と接続され、図示されていない送信周波数選択手段により選択された送信周波数に応じ、第1分周器32、第2分周器58の分周比の指示、およびデータ保持部38の遅延カウント値設定部40a～40nに対する出力の指示をする機能を有する。送信周波数の選択はユーザの入力で行うこともでき、また、あらかじめ設定された基準、例えば超音波診断装置の機能切り替え順序に従った基準により自動的に選択されてもよい。

【0010】

従来の超音波診断装置の送信部の上記構成においては、次のようにして、各振動素子12a～12nにそれぞれ対応する送信遅延時間を有する送信駆動信号が供給される。例えば、図示されていない送信周波数選択手段により、超音波の送信周波数が5MHzと選択されたときは、CPU36により、第1分周器32に40MHzの周波数のクロック信号46を生成する指示が与えられ、第2分周器58に1/8分周の指示が与えられる。また、データ保持部38には、各遅延カウント値設定部40a～40nに40MHzの周波数に対応する各遅延カウント値をそれぞれ出力し設定するよう指示が与えられる。こうして、各カウンタ34a～34nにおいて、40MHzのクロック信号46をカウントし、そのカウント値が40MHzに対応する遅延カウント値に一致した場合に、各カウンタ出力信号48a～48nが出力される。各出力信号は、第2分周器58により5MHzに分周され、増幅器60により増幅されて、各振動素子12a～12nに、それぞれ対応する送信遅延時間を有する5MHzの送信駆動信号が供給される。

【0011】

同様にして、他の送信周波数、例えば3.75MHzの送信周波数が選ばれる場合も、第1分周器32と第2分周器58にそれぞれ適当な分周比の指示が与えられるとともに、データ保持部38に対して各遅延カウント値設定部40a～40nにクロック信号の周波数に対応する各遅延カウント値をそれぞれ出力するよう指示が与えられる。

【0012】

【発明が解決しようとする課題】

超音波診断装置の機能上、電子走査に必要な各振動素子に対応する遅延カウント数の算出が少ない場合には、データ保持部を設けなくても、CPUが電子走査の速度に合わせて必要な各遅延カウント数を算出できる。また、電子走査に必要な各遅延カウント数の算出が多くて、CPUが電子走査の速度に合わせて必要な各遅延カウント数を算出するのが困難なときは、あらかじめ必要な各遅延カウント数を算出し、上記のデータ保持部に記憶し、必要に応じて読み出すことで電子走査の速度に合わせて必要な各遅延カウント数を得ることができる。

【0013】

ところで、超音波診断装置は、生体組織の断層画像を観察できるBモードのほか、ドプラ

10

20

30

40

50

効果を用いて血流速度等を計測することができるドブラモードやカラードブラモード等複数の機能を持っているものが増えている。そして、これら複数の機能を切り替えつつ生体組織を診断することが行われる。この場合、それぞれの診断機能に合わせて送信周波数が選ばれるので、機能の切り替えに応じ送信周波数を切り替えるとともに、切り替えられた送信周波数に対応して、遅延カウント値の設定をリアルタイムで切り替える必要がある。

【0014】

このように、各遅延カウント値をリアルタイムで切り替えるためには、切り替えが想定される各機能に用いられる各遅延カウント値のすべてをデータ保持部に記憶し、切り替えに応じて迅速に読み出す必要がある。

【0015】

しかし、電子走査に必要な送信遅延時間のデータは非常に多い。例えば、電子セクタ走査の場合、各振動素子ごとの送信遅延時間は、電子走査の走査角度（ビームアドレス）ごとに必要で、さらにフォーカス位置を変更するためにはフォーカス位置（フォーカス番号）ごとに必要になる。また、超音波振動子の振動素子の構成が異なれば各振動素子ごとの送信遅延時間も異なってくる。そして、切り替えが想定される各機能のうちで最も分解能が高く要求される場合についてのデータを用意しておかなくてはならない。例えばビームアドレスについては、もっとも細かい走査角度ピッチの全ビームアドレスについての各送信遅延時間のデータを用意しておく必要があり、フォーカス位置、振動素子数等についても同様である。

【0016】

しかも、送信遅延時間が同じでも、送信周波数が異なれば、対応する遅延カウント値が相違し、データ保持部に記憶すべき遅延カウント値のデータ量は、送信周波数がN種類あると、N倍に増加する。したがって、データ保持部のメモリ容量は増大し、大容量のメモリが必要となる。また、データ保持部のメモリが大容量化するにつれ、データ読み出し時間が長くなり、遅延カウント値の切り替えが迅速に行われない。

【0017】

本発明の目的は、かかる従来技術の課題を解決し、送信遅延時間を記憶するメモリの容量を小さくできる超音波診断装置を提供することである。他の目的は、送信遅延時間の設定を迅速に行うことができる超音波診断装置を提供することである。

【0018】

【課題を解決するための手段】

上記目的を達成するため、本発明に係る超音波診断装置は、複数の異なる周波数のクロックの中から選ばれた選定クロックをカウントし、そのカウント値と送信遅延時間を決定するために設定された遅延カウント値とが一致した場合に、前記選定クロックを出力し、その出力に基づいて送信周波数の送信パルス生成する制御回路と、前記送信パルスに基づいて超音波振動子に供給する送信駆動パルス生成する送信回路と、を有する送信部を含む超音波診断装置において、送信遅延時間を基準周波数のクロックのカウント値に置き換える算出手段と、基準カウント値が示す時間を前記選定クロックのカウント値に換算し、その換算されたカウント値を前記送信遅延時間の決定のための遅延カウント値として設定する手段と、を備えることを特徴とする。

【0019】

また、本発明に係る超音波診断装置は、超音波を送受波する複数の振動素子と、前記各振動素子ごとに、複数の異なる周波数のクロックの中から選ばれた選定クロックをカウントし、そのカウント値と、各振動素子に対応する各送信遅延時間を決定するために設定された各遅延カウント値とが一致した場合に、前記選定クロックをそれぞれ出力し、その各出力に基づいて送信周波数の各送信パルス生成する制御回路と、各送信パルスに基づいて、前記各振動素子に供給する各送信駆動パルス生成する送信回路と、を有する送信部を含む超音波診断装置において、前記各振動素子ごとに、各送信遅延時間を基準周波数のクロックのカウント値に置き換える算出手段と、前記各振動素子ごとに、基準周波数のクロックのカウント値が示す時間を前記選定クロックのカウント値に換算し、その換算された

10

20

30

40

50

カウント値を前記送信遅延時間の決定のための遅延カウント値として設定する手段と、を備えることを特徴とする。

【0020】

かかる構成により、基準周波数以外の周波数に対応した遅延カウント値に対しては、周波数の通倍あるいは分周関係等の線形換算による換算手段を用いて基準周波数のクロックのカウント値から換算できるので、予め算出して記憶する必要があるのは、基準周波数に対応したカウント値だけになる。したがって送信遅延時間に関するメモリの容量を小さくできる。

【0021】

基準周波数は、前記複数の周波数の中のいずれかの周波数でもよく、また、それら以外の周波数を基準周波数と定めることもできる。

10

【0022】

また、前記遅延カウント値へ換算する手段は、前記基準周波数のクロックのカウント値と、前記複数の異なる周波数の各クロックに対応する遅延カウント値との間の換算テーブルであり、前記選定クロックの周波数と、前記基準周波数のクロックのカウント値とを入力し、前記選定クロックに対応する遅延カウント値を出力するメモリであることが好ましい。同じ送信遅延時間に対応する遅延カウント値のクロックの周波数による相違は、単に周波数の通倍あるいは分周関係から定まる周波数の比のみである。したがって、遅延カウント値へ換算する手段には、基準周波数と選定周波数の比を基準周波数のクロックのカウント値に対応して換算するための換算テーブルあるいはメモリを用いることができる。例えばRAM等の半導体メモリを用いることができる。

20

【0023】

また、前記基準周波数のクロックのカウント値を表すビット数が、前記選定クロックに対応する遅延カウント値を表すビット数より多いことが好ましい。例えば、基準周波数のクロックのカウント値を表すビット数を選定周波数に対応する遅延カウント値を表すビット数よりm b i t増やして用いることができる。mは1以上の整数の中で選ぶことができる。このことで、基準周波数と選定周波数との比が割り切れない等の場合でも、基準周波数のクロックのカウント値から選定周波数に対応する遅延カウント値への換算をより正確に行うことができる。

【0024】

30

【発明の実施の形態】

以下に図面を用いて、本発明の実施の形態につき詳細に説明する。図1は、超音波診断装置の送信部70のブロック図である。図4と共通の要素については同一の符号を付し、説明を省略する。

【0025】

図1において、第1分周器32は、CPU36の制御の下で選ばれた分周比に従ってクロック発生器30の出力を分周し、選定周波数のクロックを出力する機能を有する分周回路である。選定周波数のクロックは、クロック信号46として各カウンタ34a~34nに入力される。例えばクロック発生器30の出力が120MHzのときは、選定周波数は、120MHzから分周可能な40MHz、30MHz、24MHz等の複数の周波数の中から選ばれる。

40

【0026】

各カウンタ34a~34nは、第1分周器32から入力されるクロック信号46をカウントするカウンタで、初期化信号42によりカウント値をリセットするリセット端子と、送信遅延時間を規定する各遅延カウント値が設定される遅延カウント値設定部40a~40nとを備えている。遅延カウント値設定部40a~40nには、後述するCPU36の制御の下で、換算テーブル74から各振動素子12a~12nにそれぞれ対応する各遅延カウント値が出力されてそれぞれ設定される。各カウンタ34a~34nは、初期化信号42の入力後からクロック信号46のカウントを開始し、そのカウント値が設定された遅延カウント値と一致するとカウンタ出力信号48を出力する。

50

## 【0027】

第2分周器58はカウンタ出力信号48を分周して所期の送信周波数とする回路であり、増幅器60は分周された信号を増幅し送信駆動信号として各振動素子12a~12nに供給する回路である。

## 【0028】

CPU36は、基準周波数に対応する基準遅延カウント値を算出する算出手段としての機能を有する。ここで、基準遅延カウント値とは、送信遅延時間を基準周波数のクロックのカウント値で示したものである。基準周波数は、第1分周器32により生成可能な複数の周波数の中のいずれかの周波数を選んで定めてもよく、あるいはそれら以外の周波数を基準周波数として定めてもよい。基準周波数は後述する換算テーブルの換算の基準となるので、周波数が高いほど換算を正確に行うことができる。例えば、40MHzを基準周波数として定めることができる。基準遅延カウント値は、各振動素子12a~12nに対応して算出され、算出結果は基準遅延カウント値保持メモリ72に出力され、記憶される。基準遅延カウント値保持メモリ72は、CPU36の制御の下で、換算テーブル74の換算に際して、記憶した各基準遅延カウント値を換算テーブル74に出力する。

10

## 【0029】

また、CPU36は、第1分周器32、第2分周器58および換算テーブル74と接続され、図示されていない送信周波数選択手段により選択された送信周波数に応じ、第1分周器32、第2分周器58の分周比の指示、および換算テーブル74においてどの換算を用いるかの指示をする機能を有する。送信周波数の選択はユーザの入力で行うこともでき、また、あらかじめ設定された基準、例えば超音波診断装置の機能切り替え順序に従った基準により自動的に選択されてもよい。

20

## 【0030】

換算テーブル74は、基準遅延カウント値を選定周波数に対応した遅延カウント値に換算する換算手段としての機能を有する。すなわち、CPU36の制御の下で、基準遅延カウント値保持メモリ72から出力された各基準遅延カウント値を、選定周波数に対応した各遅延カウント値に換算し、その換算された各遅延カウント値を対応する各カウンタの遅延カウント値設定部40a~40nにそれぞれ出力して設定する。選定周波数が基準周波数と同じ周波数に選ばれたときは、換算テーブル74は換算を行わず、基準遅延カウント値をそのまま各カウンタの各遅延カウント値設定部40a~40nに出力し設定する。

30

## 【0031】

同じ送信遅延時間でも、クロックの周波数により遅延カウント値は異なるが、その相違は、単に周波数の通倍あるいは分周関係による周波数の比であるので、線形換算を用いて容易に換算ができる。例えば上記の例で、基準周波数を40MHzとし、選定周波数については30MHzと24MHzの中から選ばれるとすると、40MHz-30MHz間の換算には30/40が換算定数として用いられ、40MHz-24MHz間の換算には24/40が換算定数として用いられる。換算テーブル74の具体的内容は後述する。

## 【0032】

本発明に係る実施の形態における超音波診断装置の送信部の上記構成においては、次のようにして、各振動素子12a~12nにそれぞれ対応する送信遅延時間を有する送信駆動信号が供給される。例えば、図示されていない送信周波数選択手段により、超音波の送信周波数が5MHzと選択されたときは、CPU36により、第1分周器32に40MHzの周波数のクロック信号46を生成する指示が与えられ、第2分周器58に1/8分周の指示が与えられる。また、基準周波数が40MHzであるとする、選定周波数は基準周波数と同じなので、この場合、換算テーブル74には、換算せずに基準遅延カウント値保持メモリ72の出力をそのまま各カウンタ34a~34nの遅延カウント値設定部40a~40nに設定する指示が出される。こうして、各カウンタ34a~34nにおいて、40MHzのクロック信号46をカウントし、そのカウント値が40MHzに対応する遅延カウント値に一致した場合に、各カウンタ出力信号48a~48nが出力される。各出力信号は、第2分周器58により5MHzに分周され、増幅器60により増幅されて、各振動

40

50

素子 1 2 a ~ 1 2 n には、それぞれ対応する送信遅延時間を有する 5 M H z の送信駆動信号が供給される。

#### 【 0 0 3 3 】

つぎに、超音波診断装置の機能が切り替わり、送信周波数を 3 . 7 5 M H z にする必要がある場合には、C P U 3 6 により、第 1 分周器 3 2 に 3 0 M H z の周波数のクロック信号 4 6 を生成する指示が与えられ、第 2 分周器 5 8 に 1 / 8 分周の指示が与えられる。また、換算テーブル 7 4 には 4 0 M H z - 3 0 M H z の換算の指示が出される。換算テーブル 7 4 は、4 0 M H z - 3 0 M H z の線形換算により、基準遅延カウンタ値保持メモリ 7 2 から出力された各基準遅延カウンタ値を、3 0 M H z に対応する遅延カウンタ値に換算し、その換算値を各カウンタ 3 4 a ~ 3 4 n の遅延カウンタ値設定部 4 0 a ~ 4 0 n に出力し設定する。こうして、各カウンタ 3 4 a ~ 3 4 n において、3 0 M H z のクロック信号 4 6 をカウンタし、そのカウンタ値が 3 0 M H z に対応する遅延カウンタ値に一致した場合に、各カウンタ出力信号 4 8 a ~ 4 8 n が出力される。各出力信号は、第 2 分周器 5 8 により 3 . 7 5 M H z に分周され、増幅器 6 0 により増幅されて、各振動素子 1 2 a ~ 1 2 n には、それぞれ対応する送信遅延時間を有する 3 . 7 5 M H z の送信駆動信号が供給される。

10

#### 【 0 0 3 4 】

同様にして、これ以外の送信周波数が選ばれる場合も、第 1 分周器 3 2 と第 2 分周器 5 8 に分周比の指示が与えられるとともに、換算テーブル 7 4 に基準遅延カウンタ値と選定周波数に対応する遅延カウンタ値との換算の指示が与えられる。

20

#### 【 0 0 3 5 】

このように、基準周波数に対応する基準遅延カウンタ値を、例えば、各振動素子ごと、各ビームアドレスごと、各フォーカス深さごと等につき予め算出してメモリに記憶しておけば、他の周波数に対応した遅延カウンタ値については、この基準遅延カウンタ値を用いて周波数の相違に応じて換算をするだけでよく、全ての周波数に対応する遅延カウンタ値をメモリに保持する必要がない。したがって送信遅延時間に関するメモリの容量を小さくできる。

#### 【 0 0 3 6 】

また、超音波装置の機能が切り替わったときも、換算テーブルにより、対応する遅延カウンタ値を換算するだけなので、迅速に遅延カウンタ値の設定を切り替えることができる。

30

#### 【 0 0 3 7 】

図 2 は、換算テーブル 7 4 の内容の例である。換算テーブル 7 4 は、基準周波数 4 0 M H z に対応する基準遅延カウンタ値と選定周波数 3 0 M H z に対応する遅延カウンタ値との間の換算に用いられる 4 0 M H z - 3 0 M H z 用換算表 9 0 a と、基準周波数 4 0 M H z に対応する基準遅延カウンタ値と選定周波数 2 4 M H z に対応する遅延カウンタ値との間の換算に用いられる 4 0 M H z - 2 4 M H z 用換算表 9 0 b とからなる。4 0 M H z - 3 0 M H z 用換算表 9 0 a も 4 0 M H z - 2 4 M H z 用換算表 9 0 b も、左右 2 欄の構成を有し、左欄に基準遅延カウンタ値 9 2 が、右欄に基準遅延カウンタ値に対応する遅延カウンタ値 9 4 a , 9 4 b が示される。

#### 【 0 0 3 8 】

左欄には、基準遅延カウンタ値を表すビット数で表現できる最小値から最大値までの全ての値が示される。例えば、基準遅延カウンタ値を表すビット数を 1 0 b i t s とすれば、2 の 1 0 乗個の基準遅延カウンタ値が最小値から最大値まで順に並べられる。図では、説明の便宜上 1 0 進法の表記を用い、換算には四捨五入法を採用した。例えば、4 0 M H z - 3 0 M H z 用換算表 9 0 a で説明すると、基準遅延カウンタ値を 2 0 として、これに対応する遅延カウンタ値は 1 5 であるとして換算される。このときの送信遅延時間は、 $20 * 25 \text{ nsec} = 15 * 33.3 \text{ nsec} = 500 \text{ nsec}$  である。4 0 M H z - 2 4 M H z 用換算表 9 0 b も同様の構成で、例えば基準遅延カウンタ値を 2 0 として、これに対応する遅延カウンタ値は 1 2 であるとして換算される。

40

#### 【 0 0 3 9 】

50

図2の換算テーブルの内容は例示であって、換算テーブルを選定周波数ごとの換算表の集合とせず、一つの表で、例えば最左欄に40MHzの基準遅延カウンタ値を並べ、左側から2番目の欄に30MHzに対応する遅延カウンタ値、左側から3番目の欄に24MHzに対応する遅延カウンタ値等を並べる形式でもよい。また、全ての基準遅延カウンタ値に対し換算できる万能換算形式のほか、現実使用される基準遅延カウンタ値の種類が限定される等のときは、限定された基準遅延カウンタ値の種類についてのみの限定換算形式であってもよい。さらに、換算表のようなテーブル形式で、基準遅延カウンタ値を検索し、対応する遅延カウンタ値を出力するテーブル検索手段を用いるほか、選定周波数と基準遅延カウンタ値を入力して選定周波数に対応する遅延カウンタ値を出力するメモリ、例えばROM等の半導体メモリでもよい。

10

#### 【0040】

図3は、換算テーブルにおいて、基準遅延カウンタ値を表すビット数を、選定周波数に対応する遅延カウンタ値を表すビット数より多くしたときの例である。このようにすることで、換算がより正確になる。図においては説明の便宜上30MHzの選定周波数に対応する遅延カウンタ値を表すビット数を4bitsとし、40MHzの基準周波数に対応する基準遅延カウンタ値を表すビット数を(a)においては遅延カウンタ値を表すビット数と同じ4bits、(b)においては下位ビットを1bit多くして全体で5bitsとした。図3では、ビット数の説明のために2進法で表記したが、原理説明には10進法の表記によるほうが便利なので、10進法のときのカウンタ数を括弧で併記し、以下の説明でも、10進法で表記した値を用いる。但し、下位ビットの有無は、例えば(9+1ビット)と(9)等の違いで示した。

20

#### 【0041】

例えば、基準遅延カウンタ値が9と10との間にあるときに、4bitsを用いる方法と5bitsを用いる方法を比較すると、前者では例えば四捨五入により基準遅延カウンタ値を10と丸めて、これについて換算するので、(a)に示すように、対応する遅延カウンタ値は8となる。これに対し、5bitsを用いる後者の方法では、基準遅延カウンタ値を丸めずにそのまま(9+1ビット)として、換算テーブルにより換算するので、(b)に示すように、対応する遅延カウンタ値は7となり、より正確な換算結果が得られる。同様に、基準遅延カウンタ値が8と9の間のあるときも、4bitsを用いる方法と5bitsを用いる方法で差が生じ、後者の方がより正確な換算結果となる。

30

#### 【0042】

上記の説明では、基準遅延カウンタ値を表すビット数を、選定周波数に対応する遅延カウンタ値を表すビット数より1ビット増やした場合であるが、さらにビット数を増やすこともできる。このように、基準遅延カウンタ値を表すビット数を選定周波数に対応する遅延カウンタ値を表すビット数より大きくすることで、換算をより正確に行うことができる。

#### 【0043】

#### 【発明の効果】

本発明に係る超音波診断装置によれば、送信遅延時間を記憶するメモリの容量を小さくできる。

#### 【図面の簡単な説明】

40

【図1】 本発明に係る実施の形態の超音波診断装置の送信部のブロック図である。

【図2】 換算テーブルの内容の例を示す図である。

【図3】 基準遅延カウンタ値を表すビット数を増やした場合の換算を説明する図である。

。

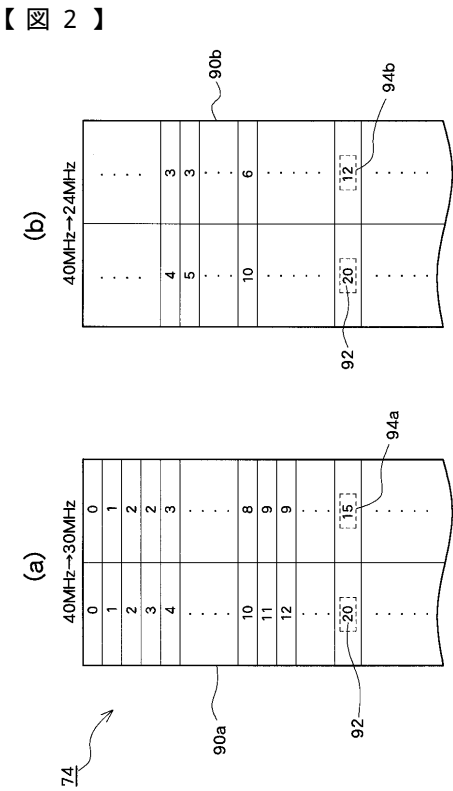
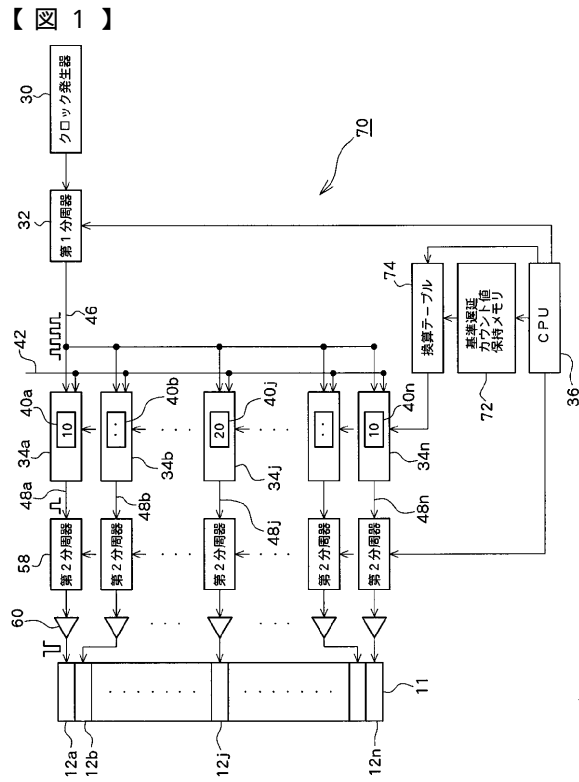
【図4】 従来技術の超音波装置の送信部のブロック図である。

#### 【符号の説明】

10, 70 超音波診断装置の送信部、11 超音波振動子、12a~12n振動素子、32 分周器(選定クロック出力手段)、34a~34n カウンタ、36 CPU(算出手段)、40a~40n 遅延カウンタ値設定部、46クロック信号、48a~48n カウンタ出力信号、72 基準遅延カウンタ値保持メモリ、74 換算テーブル(換算

50

手段)、9 2 基準遅延カウント値、9 4 a , 9 4 b 対応する遅延カウント値。





---

フロントページの続き

- (56)参考文献 特開昭59-112270(JP,A)  
特開平08-299335(JP,A)  
特開平05-031108(JP,A)

- (58)調査した分野(Int.Cl., DB名)  
A61B 8/00

|                |                                                                                                                                     |         |            |
|----------------|-------------------------------------------------------------------------------------------------------------------------------------|---------|------------|
| 专利名称(译)        | 超声诊断设备                                                                                                                              |         |            |
| 公开(公告)号        | <a href="#">JP3944084B2</a>                                                                                                         | 公开(公告)日 | 2007-07-11 |
| 申请号            | JP2003001717                                                                                                                        | 申请日     | 2003-01-08 |
| [标]申请(专利权)人(译) | 日立阿洛卡医疗株式会社                                                                                                                         |         |            |
| 申请(专利权)人(译)    | 阿洛卡有限公司                                                                                                                             |         |            |
| 当前申请(专利权)人(译)  | 阿洛卡有限公司                                                                                                                             |         |            |
| [标]发明人         | 木見田裕治                                                                                                                               |         |            |
| 发明人            | 木見田 裕治                                                                                                                              |         |            |
| IPC分类号         | A61B8/00                                                                                                                            |         |            |
| FI分类号          | A61B8/00 A61B8/14                                                                                                                   |         |            |
| F-TERM分类号      | 4C601/BB02 4C601/BB06 4C601/EE07 4C601/EE12 4C601/HH01 4C601/HH04 4C601/HH23 4C601/HH29 4C601/JB03 4C601/JB05 4C601/JB08 4C601/LL05 |         |            |
| 代理人(译)         | 吉田健治<br>石田 纯                                                                                                                        |         |            |
| 其他公开文献         | JP2004209111A                                                                                                                       |         |            |
| 外部链接           | <a href="#">Espacenet</a>                                                                                                           |         |            |

## 摘要(译)

要解决的问题：减少存储器的容量以存储传输延迟时间。解决方案：超声波检查仪具有计数器34a至34n，其中设置对应于振动元件12a至12n并提供每个振动元件的传输延迟时间的延迟计数值。计数器34a至34n对从第一分频器32输出的时钟信号46进行计数，并在计数值与延迟计数值匹配时输出计数器输出信号48。CPU 36计算每个振动元件的参考延迟计数值，其对应于参考频率。除了参考频率之外的与所选频率相对应的任何延迟计数值都使用转换表74从标准延迟计数值转换

【 図 1 】

