

(19) 日本国特許庁(JP)

再公表特許(A1)

(11) 国際公開番号

W02010/055819

発行日 平成24年4月12日 (2012. 4. 12)

(43) 国際公開日 平成22年5月20日 (2010. 5. 20)

(51) Int.Cl.
A 6 1 B 8/00 (2006.01)F I
A 6 1 B 8/00テーマコード (参考)
4 C 6 0 1

審査請求 未請求 予備審査請求 未請求 (全 20 頁)

出願番号 特願2010-537769 (P2010-537769)
(21) 国際出願番号 PCT/JP2009/069080
(22) 国際出願日 平成21年11月10日 (2009. 11. 10)
(31) 優先権主張番号 特願2008-292488 (P2008-292488)
(32) 優先日 平成20年11月14日 (2008. 11. 14)
(33) 優先権主張国 日本国 (JP)

(71) 出願人 000153498
株式会社日立メディコ
東京都千代田区外神田四丁目14番1号
(72) 発明者 辻田 剛啓
東京都千代田区外神田四丁目14番1号
株式会社日立メディコ内
Fターム(参考) 4C601 BB06 EE30 GB06 KK12 KK17
LL02 LL07

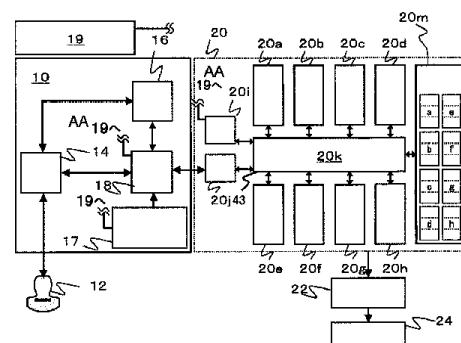
最終頁に続く

(54) 【発明の名称】 超音波診断装置及び超音波画像生成方法

(57) 【要約】

一連の複数のデータ処理を別々のプロセッサにて処理するに際し、各プロセッサ間の処理周期の調和及び処理タイミングの調整を不要とする。本発明は、被検体から受信された反射エコー信号に基づくRFデータを用いて超音波画像データを生成するデータ変換部20は、超音波計測モードに係る一連のデータ処理を行なう複数のプロセッサ20a~20hと、該処理結果を記憶するバッファメモリ20mとを有し、各プロセッサ20a~20hは、自己のプロセッサの書き込み要求に応じて自己に割り付けられた処理を行い、処理結果をバッファメモリ20mに書き込み、他のプロセッサの読出し要求に応じて、バッファメモリ20mに書込まれた処理結果を読出す。

【図1】



AA TO 19

【特許請求の範囲】**【請求項 1】**

被検体との間で超音波を送受する超音波探触子と、前記被検体から受信された反射エコー信号に基づくRFデータを用いて超音波画像データを生成するデータ変換部と、該データ変換部で生成された超音波画像データに基づく超音波画像を表示する表示部とを備えてなる超音波診断装置において、

前記データ変換部は、超音波計測モードに係る一連のデータ処理を行なう複数のプロセッサと、該処理結果を記憶するバッファメモリとを有し、

各プロセッサは、自己のプロセッサの書込み要求に応じて自己に割り付けられた処理を行い、前記処理結果を前記バッファメモリに書き込み、他のプロセッサの読出し要求に応じて、前記バッファメモリに書込まれた処理結果を読出すことを特徴とする超音波診断装置。

10

【請求項 2】

前記データ変換部は、さらに、入力される前記RFデータを記憶するメモリと、該複数のプロセッサを制御する制御プロセッサとを有し、前記制御プロセッサは、前記メモリ内に記憶された前記RFデータに基づいて超音波計測モードに係る一連のデータ処理を複数のプロセッサに行なわせるように制御することを特徴とする請求項1記載の超音波診断装置。

【請求項 3】

前記バッファメモリは、複数の内部バッファを有し、前記各内部バッファは、前記各プロセッサに対応付けて割り付けられていることを特徴とする請求項1記載の超音波診断装置。

20

【請求項 4】

前記各内部バッファは、複数のメモリ領域を有して形成されていることを特徴とする請求項3記載の超音波診断装置。

【請求項 5】

前記各プロセッサは、自己のプロセッサの処理結果の書込み要求に応じて自己に割り付けられた前記内部バッファ内の前記複数のメモリ領域の1つを指定して該処理結果を書き込ませ、自己のプロセッサの書込み解除要求が入力された後、該メモリ領域に書込まれた処理結果を他のプロセッサの読出し要求に応じて読出許可を出すことを特徴とする請求項4記載の超音波診断装置。

30

【請求項 6】

前記各プロセッサは、自己のプロセッサの処理結果の書込み要求があったとき、他のプロセッサの読出しが継続しているメモリ領域以外のメモリ領域を指定して書き込ませることを特徴とする請求項4記載の超音波診断装置。

【請求項 7】

前記各プロセッサは、自己の前記プロセッサの処理結果が書き込まれた前記メモリ領域が複数ある場合、最新の処理結果が書き込まれたメモリ領域を指定して他のプロセッサの読出し要求に応じて読出許可を出すことを特徴とする請求項4記載の超音波診断装置。

【請求項 8】

前記各プロセッサは、複数のデータ処理を並列に動作することを特徴とする請求項1記載の超音波診断装置。

40

【請求項 9】

さらに、該超音波探触子を駆動して前記被検体に超音波ビームを送波する送信信号を形成するビーム形成部と該ビーム形成部の送信信号を前記超音波探触子に供給するとともに、前記超音波探触子により受信される反射エコー信号を受信処理する送受信切替部を制御する制御部を備え、

該制御部は、入力部から入力される前記超音波計測モードを表す計測モードコードを前記RFデータに付加して前記データ変換部の前記メモリに転送し、

前記制御プロセッサは、前記反射エコー信号に付加して前記メモリに記憶された前記計測モードコードに基づいて、前記一連のデータ処理を複数のプロセッサに分散させて行な

50

わせることを特徴とする請求項2記載の超音波診断装置。

【請求項10】

反射エコー信号に基づくRFデータを用いて超音波画像データを生成するステップと、超音波画像データに基づく超音波画像を表示するステップとを含む超音波画像生成方法において、

前記超音波画像データを生成するステップは、超音波計測モードに係る一連のデータ処理を行なう複数のプロセッサが自己のプロセッサの書き込み要求に応じて自己に割り付けられた処理を行うステップと、処理結果をバッファメモリに書き込むステップと、他のプロセッサの読出し要求に応じて、バッファメモリに書込まれた処理結果を読出すステップとを有していることを特徴とする超音波画像生成方法。

10

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、超音波診断装置及び超音波画像生成方法に係り、特に、反射エコー信号から超音波画像へ変換する演算処理を行うデータ変換部の改良に関する。

【背景技術】

【0002】

超音波診断装置は、被検体の超音波の断層像(Bモード像)を計測する機能を備えている。また、例えば心臓の断層像を計測しているときに、心臓の壁の動きを示す時間変化画像(Mモード)を計測する機能も備えている。さらに、これらに限らず、断層像の計測データに基づいて弾性画像を生成する機能も備えている。

20

【0003】

これらの複数の機能を実現するために、各機能に適した複数の計測モードを並列に実行するとともに、各機能に対応して計測された反射エコー信号から超音波画像を生成して表示部に表示するために、デジタルスキャンコンバータ(DSC)と呼ばれるデータ変換部を複数設けて、各機能に対応した超音波画像データを生成することが提案されている(例えば、特許文献1)。

【先行技術文献】

【特許文献】

【0004】

30

【特許文献1】特許第3612358号公報

【発明の概要】

【発明が解決しようとする課題】

【0005】

しかし、特許文献1では、異なるデータ処理間の処理周期の調和や処理タイミングの調整については配慮されていない。つまり、一連の異なるデータ処理間の処理タイミングの組合せは、異なるデータ処理の内容やデータ処理手順により種々に変わることから、一連の異なるデータ処理間の組み合わせごとに異なる方法で処理周期の調和や処理タイミングの調整をしなければならない。

40

【0006】

すなわち、例えば、DSC等のデータ変換部においては、反射エコー信号をデジタル化したRFデータ(又は、RFフレームデータ)を超音波画像の再構成に適したRFデータに変換するRFデータ処理と、そのRFデータを表示部に表示するのに適した超音波画像データに変換する表示画像データ処理は、超音波計測モードに応じてデータ処理量の変動したり、処理周期が異なることが知られている。

【0007】

したがって、これらのRFデータ処理と表示画像処理を別々のハードウェアで行わせるようにすると、それらの処理周期が異なるために、別々のハードウェア間で処理周期を調和させたり、処理タイミングを調整しなければならないという問題がある。

【0008】

50

このような問題に対応するため、例えば、RFデータ処理と表示画像データ処理の間にRFデータを複数保存できる容量のシネメモリを設け、RFデータ処理側はタイミングを気にすることなくシネメモリに処理結果を書き込み、表示画像データ処理側は任意のタイミングでシネメモリからRFデータの処理結果を読み出して処理を行うことができる。しかし、このような仕組みを用いて一連の異なるデータ処理の処理周期を調和させたり、処理タイミングを調整するようにすると、処理周期の異なるデータ処理間にシネメモリのごとく大容量のメモリが複数必要になり、メモリの規模が大きくならざるを得ないという問題がある。

【0009】

このような問題は、一連の異なるデータ処理を別々のハードウェアで実行させる場合に
限らず、異なるソフトウェアスレッドで行う場合にも起きる問題である。また、上で例示
した超音波画像の再構成に適したRFデータに変換するRFデータ処理と、そのRFデータを表
示部に表示するのに適した超音波画像データに変換する表示画像処理の組合せに限らず、
処理周期が異なる関連したデータ処理が必要となる複数の超音波計測モードを並列に実行
する場合も同様である。

10

【0010】

本発明が解決しようとする課題は、一連の複数のデータ処理を別々のプロセッサに処理
するに際し、それらのプロセッサ間における処理周期の調和及び処理タイミングの調整を
不要とすることにある。

【課題を解決するための手段】

20

【0011】

上記課題を解決するため、本発明は、被検体との間で超音波を送受する超音波探触子と
、前記被検体から受信された反射エコー信号に基づくRFデータを用いて超音波画像デー
タを生成するデータ変換部と、該データ変換部で生成された超音波画像データに基づく超
音波画像を表示する表示部とを備えてなる超音波診断装置を対象とする。

【0012】

特に、被検体から受信された反射エコー信号に基づくRFデータを用いて超音波画像デー
タを生成するデータ変換部は、超音波計測モードに係る一連のデータ処理を行なう複数の
プロセッサと、該処理結果を記憶するバッファメモリとを有し、各プロセッサは、自己の
プロセッサの書き込み要求に応じて自己に割り付けられた処理を行い、処理結果をバッファ
メモリに書き込み、他のプロセッサの読出し要求に応じて、バッファメモリに書込まれた
処理結果を読出す。

30

【0013】

詳細には、前記データ変換部は、入力される前記RFデータを記憶するメモリと、複数の
プロセッサと、該複数のプロセッサを制御する制御プロセッサと、バッファメモリと、こ
れらを接続する内部バスを備えたマルチプロセッサで形成され、前記バッファメモリは、
前記各プロセッサに対応させて設定された複数の内部バッファを有し、各内部バッファは
複数のメモリ領域を有して形成され、前記制御プロセッサは、前記メモリ内に記憶された
前記RFデータに基づいて超音波計測モードに係る一連のデータ処理を複数のプロセッサに分
散させて行なわせるように制御するとともに、各内部バッファを各プロセッサに対応付け
て割り付け、前記各プロセッサは、自己のプロセッサの処理結果の書き込み要求に応じて自
己に割り付けられた前記内部バッファ内の前記複数のメモリ領域の1つを指定して該処理
結果を書き込ませ、自己のプロセッサの書き込み解除要求が入力された後、該メモリ領域に
書込まれた処理結果を他のプロセッサの読出し要求に応じて読出許可を出すことを特徴と
する。

40

【0014】

このように、各プロセッサに対応させて設定された複数の内部バッファを有するバッファ
メモリを設け、各内部バッファを複数のメモリ領域に区分し、一連のデータ処理を分散
して実行する各プロセッサの処理結果を、一連のデータ処理の下流側のプロセッサの処理
周期や処理タイミングにかかわらず、上流側のプロセッサに対応する複数のメモリ領域の

50

1つに任意のタイミングで書き込むことが可能になる。また、下流側のプロセッサは、上流側のプロセッサの処理結果が書き込まれたメモリ領域から、上流側のプロセッサの処理周期や処理タイミングにかかわらず、任意のタイミングで読み出して自己の処理を実行することができる。これにより、一連の複数のデータ処理を別々のプロセッサに分散して処理するに際し、それらのプロセッサ間における処理周期の調和及び処理タイミングの調整を不要とすることができる。

【0015】

この場合において、各プロセッサは、自己のプロセッサの処理結果の書き込み要求があったとき、他のプロセッサの読み出しが継続しているメモリ領域以外のメモリ領域を指定して書き込ませることが好ましい。つまり、一連の処理の下流側のプロセッサの処理周期が長く、上流側のプロセッサの処理周期が短い場合、下流側のプロセッサの読み出しが完了しないうちに、上流側のプロセッサの次の処理結果の書き込み要求が出る場合がある。この場合は、読み出されているメモリ領域以外のメモリ領域を指定して書き込ませることにより、プロセッサ間における処理周期の調和及び処理タイミングの調整を不要とすることができる。この場合、各プロセッサに対応するメモリ領域は、3つ以上設定する必要がある。

10

【0016】

また、これとは逆に、上流側のプロセッサの処理周期が長く、下流側のプロセッサの処理周期が短い場合は、上流側のプロセッサの処理結果を書き込んだ1つのメモリ領域の内容を2度続けて読み出して利用することができる。但し、読み出し中に上流側のプロセッサの処理結果の書き込み要求が出された場合は、読み出されているメモリ領域以外のメモリ領域を指定して書き込ませることは上記と同様である。

20

【0017】

なお、本発明の例外的な場合として、上流側と下流側のプロセッサの処理周期が同一の場合は、上流側のプロセッサに対応するメモリ領域は2つでもよい。このような例は、例えば、RFデータの処理ステップを2つのプロセッサに分けて実行させる場合がある。しかし、この場合であっても、下流側のプロセッサのさらに下流側のプロセッサとの処理周期が異なる場合は、3つ以上のメモリ領域を設定する必要があるから、本発明の主旨を逸脱するものではない。

【0018】

さらに、本発明においては、各プロセッサは、自己のプロセッサの処理結果が書き込まれたメモリ領域が複数ある場合、最新の処理結果が書き込まれたメモリ領域を指定して他のプロセッサの読み出し要求に応じて読み出し許可を出すことが好ましい。これにより、下流側のプロセッサは、最新の処理結果に基づいてデータ処理を実行できるので、リアルタイム性を確保できる。

30

【0019】

また、本発明は、さらに、前記ビーム形成部と前記送受信切替部を制御する制御部を備え、該制御部は、入力部から入力される前記超音波計測モードを表す計測モードコードを前記反射エコー信号に付加して前記データ変換部の前記メモリに転送し、前記制御プロセッサは、前記反射エコー信号に付加して前記メモリに記憶された前記計測モードコードに基づいて、前記一連のデータ処理を複数のプロセッサに分散させて行なわせることができる。これにより、超音波計測モードに対応させて自動的にデータ変換処理を実行することができる。

40

【発明の効果】

【0020】

本発明によれば、一連の複数のデータ処理を別々のプロセッサに処理するに際し、それらのプロセッサ間における処理周期の調和及び処理タイミングの調整を不要とすることができる。

【図面の簡単な説明】

【0021】

【図1】本発明の超音波診断装置の一実施形態のブロック構成図である。

50

【図2】図1実施形態の制御プロセッサの処理動作のフローチャートである。

【図3】図1の実施形態を用いてBモード像処理を2つのプロセッサにより実行させる実施例1のフローチャートである。

【図4】図3の実施例1の動作タイミングチャートの一例である。

【図5】図3の実施例1の動作タイミングチャートの他の一例である。

【図6】図1の実施形態の変形例のブロック構成図である。

【図7】図1の実施形態を用いてBモード像とDモード計測の処理を4つのプロセッサにより実行させる実施例2のフローチャートである。

【発明を実施するための形態】

【0022】

10

以下、本発明を適用してなる超音波診断装置の実施形態を説明する。なお、以下の説明では、同一機能部品については同一符号を付して重複説明を省略する。

【0023】

図1は、本発明を適用してなる超音波診断装置の構成を示すブロック図である。図1に示すように、本発明の超音波診断装置は、超音波計測部10と、超音波計測部10で計測された超音波計測データであるRFデータに、超音波計測モードごとに設定される一連の所定のデータ処理を施して、超音波画像データを生成するデータ変換部20と、データ変換部20で変換された超音波画像データを記憶するビデオメモリ22と、ビデオメモリ22に記憶された超音波画像などを表示する表示部24などを備えて構成される。

【0024】

20

超音波計測部10は、周知の超音波計測を行なうのに必要な構成を備えており、図示例では、被検体に超音波ビームを送信するとともに、被検体からの反射エコー信号を受信する超音波探触子12(PROBE)と、超音波探触子12の送信/受信を切り替える送受信切替部14(PRB)と、超音波探触子12に超音波ビームを送信させるための信号を供給するビーム形成部16(DBF)とを備えて構成される。さらに、超音波計測モードなどを設定する設定部17(CONSOLE)と、設定部17により設定される超音波計測モードに応じて、送受信切替部14とビーム形成部16を制御する制御部18(CONT)を備えている。また、設定部17により入力設定される各所の情報はホストコンピュータ19に入力され、ホストコンピュータ19は設定部17から入力された超音波計測モードに応じて制御部18を介して送受信切替部14とビーム形成部16を制御することができるようになっている。さらに、ホストコンピュータ19は制御部18を介してデータ変換部20を制御することができるようになっている。

30

【0025】

超音波探触子12(PROBE)は、振動子が超音波探触子の長軸方向に1~mチャンネル分配列される。ここで、短軸方向にもk個に切断されて1~kチャンネル分配列されている場合、短軸方向の各振動子(1~kチャンネル)に与える遅延時間を変えることにより、短軸方向にも送波や受波のビームフォーカスが可能になっている。また、短軸方向の各振動子に与える超音波送信信号の振幅を変えることにより送波重み付けがされ、短軸方向の各振動子からの超音波受信信号の増幅度又は減衰度を変えることにより受波重み付けがされるようになっている。さらに、短軸方向のそれぞれの振動子をオン、オフすることにより、口径制御ができるようになっている。

40

【0026】

また、超音波探触子12の振動子は、圧電素子により形成される他、cMUT(Capacitive Micromachined Ultrasonic Transducer: IEEE Trans. Ultrason. Ferroelect. Freq. Contr. Vol45 pp.678-690 May 1998等)と呼ばれる半導体により形成されるものを適用することができる。

【0027】

送受信切替部14は、超音波探触子12に送信信号を供給するとともに受信した反射エコー信号を処理してデジタル化したRFデータを生成するインターフェースの役割を果たしている。つまり、送受信切替部14は、受信した反射エコー信号を増幅などの受信処理、A/D変換、複数の振動子間の位相を揃えて加算する処理などを行なって、デジタル化したRFデー

50

タを生成する機能を有する。また、送受信切替部14には、被検体に送信された超音波ビームに対する被検体内からの反射エコー信号を受信して生体情報を収集する受波回路の機能を有する。

【0028】

ビーム形成部16は、超音波探触子12を制御して超音波ビームの打ち出しをさせる送波回路であり、超音波探触子12の複数の振動子を駆動する超音波パルスの送信タイミングを制御して、被検体内に設定される焦点に向けて超音波ビームを形成するようになっている。また、超音波探触子の振動子の配列方向に電子的に超音波ビームを走査するようになっている。

【0029】

設定部17は、操作者が操作卓上のキーボードやトラックボールを用いて所望の超音波計測モード、患者情報、撮像位置などの各種パラメータを入力するものである。

【0030】

制御部18は、設定部17によって入力された各種パラメータに基づき送受信切替部14、ビーム形成部16、データ変換部20をそれぞれ機能させるように制御する制御用コンピュータシステムである。また、制御部18は、送受信切替部14から出力されるRFデータをデータ変換部20に転送するようになっている。このとき、設定部17から入力された超音波計測モードを表す計測モードコードを、RFデータに付帯させてデータ変換部20に転送するようになっている。

【0031】

データ変換部20は、複数のプロセッサ20a~20hと、プロセッサ20a~20hを一括で制御する制御プロセッサ20iと、制御部18から転送されてくるRFデータを記憶するメモリ20j(MEMORY)と、バッファメモリ20mを備えて形成されている。また、これらのプロセッサ20a~20h、制御プロセッサ20i、メモリ20j、バッファメモリ20m間で相互にデータを通信可能な内部バス20kを備えている。

【0032】

バッファメモリ20mは、複数のプロセッサ20a~20hにそれぞれ対応させて設定された複数の内部バッファa~hを有して形成されている。各内部バッファa~hは、それぞれ複数(図示例では、3つ)のメモリ領域を有して形成されているが、メモリ領域の数はこれに限られず、少なくとも2つ以上有ればよい。

【0033】

制御プロセッサ20iは、内部バス20kを介して接続されるプロセッサ20a~20hを制御するものである。つまり、メモリ20j内に記憶されたRFデータについて、超音波計測モードに係る一連のデータ処理をプロセッサ20a~20hの一又は複数に分散させて行なわせるように制御するようになっている。例えば、メモリ20jに記憶されるRFデータに付帯された計測モードコードを解析し、超音波計測モードに係る一連のデータ処理の処理プログラムをプロセッサ20a~20hの一又は複数に割り当てる。また、各内部バッファa~hを各プロセッサ20a~20hに対応付けて割り付ける。

【0034】

図2に、制御プロセッサ20iの処理フローチャートを示す。制御プロセッサ20iは、制御部18からRFデータに付帯させてメモリ20jに格納された計測モードコードを受け取り(S101)、計測モードコードに対応した処理構成テキストをバッファメモリ20mから読み出す(S102)。この処理構成テキストは、各種の超音波計測モードに対応させて複数の処理プログラムが設定され、それらの処理プログラムの実行を割り付ける各プロセッサ20a~20hを決める手順が設定されている。また、処理構成テキストの設定に従って、内部バッファa~hを含めて必要なバッファメモリを確保する(S103)。次いで、確保した内部バッファa~hを各プロセッサ20a~20hに結びつける(S104)。そして、各プロセッサ20a~20hに処理プログラムを割り付けて初期化し(S105)、処理を実行させる(S106)。

【0035】

一連のデータ処理の最上流側のプロセッサ20a~20hは、割当てられた処理プログラムに

10

20

30

40

50

従って、メモリ20jに記憶されるRFデータ読み出してデータ処理を行う。その処理結果に基づいて、下流側のプロセッサ20a~20hは、割当てられた処理プログラムに従ってデータ処理を実行し、最下流側のプロセッサ20a~20hは、超音波画像データを生成して、ビデオメモリ22に出力するようになっている。

【0036】

なお、超音波計測モードには、Aモード像、Bモード像、カラーフローマッピング(C)モード像、ドプラ(D)モード像、弾性(エラスト)(E)モード像、Mモード像、等の種々の超音波計測モードが広く知られている。また、被検体の体表に沿って連続して計測される複数のBモード像に基づいて3次元超音波画像を再構成する超音波計測モードが知られている。

【0037】

ここで、データ変換部20には、例えばCELLなど単一のパッケージ内に複数のプロセッサコアを有するアーキテクチャが標準化されたマルチプロセッサを適用することができる。CELLとは、Cell Broadband Engine(登録商標)の略記で、株式会社ソニー・コンピュータエンタテインメント等によって開発されたマイクロプロセッサである。CELLを用いる場合、プロセッサ20a~20hはSPE(Synergistic Processor Element)、制御プロセッサ20iはPPE(PowerPC Processor Element)、内部バス20kはEIB(Element Interconnect Bus)として構成される。

【0038】

一方、ビデオメモリ22は、データ変換部20によって形成された超音波画像と、患者情報やボディマーク情報などの文字やグラフィック情報、設定部17のグラフィック情報を合成して記憶するものである。制御部18は、どのような表示フォーマットで表示するかを選択制御する表示制御部の機能も有している。

【0039】

表示部24は、ビデオメモリ22に記憶された超音波画像を表示するもので、例えばCRTモニタあるいは液晶モニタからなる。表示部24は超音波画像が表示されて操作者によって診断可能な画像が表示されればよいのであって、アナログ出力、デジタル出力の何れのものであっても本発明に適用することができる。

【0040】

なお、超音波診断装置においては、装置の小型化に寄与するデータ処理の回路規模の縮小という要求がある一方で、装置の高機能化に寄与するデータ処理の高速化の要求があり、互いがトレードオフとなる技術課題が存在しているが、本実施形態の単一パッケージのマルチプロセッサを採用することで回路規模の縮小とデータ処理の高速化に寄与することができる。なお、プロセッサ20a - 20hの数は、図1において例として8個としているが、プロセッサの処理能力によって任意に設定できるため、任意の自然数の個数であってもよい。

【0041】

以下、図1の超音波診断装置のデータ変換部20の詳細な構成及び動作について、具体的な超音波計測モードに係る一連のデータ処理の実施例に基づいて説明する。

【実施例1】

【0042】

図3に、超音波計測モードの代表的な例であるBモード像を画像化するデータ変換部20におけるデータ処理のフローチャートを示す。本実施例では、Bモード像の画像処理を高速に行うため、一連のデータ処理をプロセッサ20aとプロセッサ20bの2つに割り当てて行なうものとして説明する。すなわち、超音波計測部10で計測されメモリ20jに格納されたRFフレームデータに基づいて、Bモード像の再構成に適したRFフレームデータに変換するRFフレームデータ処理と、そのRFフレームデータを表示部に表示するのに適したBモード画像データに変換する表示画像データ処理は処理周期が異なる。

【0043】

そこで、制御プロセッサ20iは、RFフレームデータに付帯してメモリ20jに格納された計測モードコードを解析し、Bモード像の再構成処理であることを認識する。そして、制御

10

20

30

40

50

プロセッサ20iは、Bモード像生成までの具体的な処理をパイプライン方式で行うために、図3に示すように、プロセッサ20aにRFフレームデータ処理BM1を割当て、プロセッサ20bに表示画像データ処理BM2を割当てる。また、制御プロセッサ20iは、プロセッサ20aにBM1の処理結果を書き込む内部バッファaを設定し、プロセッサ20bには内部バッファaに書き込まれた処理結果を読み出してBM2の処理を行わせるように設定する。また、プロセッサ20bのBM2の処理結果をビデオメモリ22に出力するように設定する。

【0044】

図3に示すように、Bモード像生成までに必要な一連のデータ処理は、例えば、対数圧縮処理S1、パースタンス処理S2、エンハンス処理S4を含むRFフレームデータ処理BM1と、走査変換処理S12、ガンマ補正処理S14、データ転送処理S15を含む表示画像データ処理BM2から構成される。対数圧縮処理S1は、例えば、2の20乗もあるRFフレームデータのダイナミックレンジを、比較的小さい回路上のダイナミックレンジに圧縮する処理である。本実施例の場合は、表示部24のダイナミックレンジに圧縮する。パースタンス処理S2は、対数圧縮処理S1後のRFフレームデータに対して表示部24上の同じ画素に表示されるRFフレームデータ同士を加算平均する処理である。エンハンス処理S4は、パースタンス処理S2後のRFフレームデータに対して画素間の境界が鮮明になるようにエッジ強調する処理である。

【0045】

走査変換処理S12は、エンハンス処理後の画素を超音波ビームの走査から表示モニタの走査へ座標変換する処理である。ガンマ補正処理S14は、走査変換処理S12後の画素に対し、画素の定義域と値域を決めるガンマ曲線で表示階調を補正する処理である。データ転送処理S15は、ガンマ補正処理S14後の画像(Bモード像)をビデオメモリ22に転送する処理である。

【0046】

ここで、RFフレームデータ処理BM1では、データ処理をRFフレームデータのフレームレートで実行する。一方、表示画像データ処理BM2では、データ処理を表示部24の表示更新周期(ビデオレート)で実行する。フレームレートとビデオレートは一般に異なることから、それらのデータ処理(更新)のタイミングはそれぞれ異なったものとなる。

【0047】

ここで、本実施例の特徴部であるバッファメモリ20mを用いて、一連の複数のデータ処理を別々のプロセッサに分散して処理するに際し、それらのプロセッサ間における処理周期の調和及び処理タイミングの調整を不要とすることについて説明する。つまり、RFフレームデータ処理BM1と表示画像データ処理BM2を同期のための待ち処理を行うことなく、表示画像データ処理BM2は常に最新の超音波画像データを、ビデオメモリ22を介して表示部24に出力表示させることができる理由について説明する。

【0048】

本実施例のバッファメモリ20mは、各プロセッサ20a~20hに対応させて、それぞれ内部バッファa~hを有し、各内部バッファa~hは同じ大きさのメモリ領域を複数(本実施例では3つ)有して形成されている。本実施例の3つのメモリ領域は、各プロセッサ20a~20hで使用状態が管理されている。ここで、3つのメモリ領域の使用状態は、「読み出し準備メモリ」Mready、「読み出し指定メモリ」Mread、「書き込み指定メモリ」Mwriteの3つに分けられる。メモリ領域の数をMnum(本実施例では、3)とした場合、各内部バッファa~hの内部のメモリは、それぞれ「0」、「1」、・・・、「Mnum-1」と呼称され、各メモリ領域の先頭アドレスを示すものとする。ここで、読み出し準備状態のメモリはメモリ「Mready」で記述することができる。例えば、「読み出し準備メモリ」がMready=0の場合、Mnum個存在するメモリ領域のうちメモリ領域「0」が読み出し準備状態にあることを示す。また、Mread=1、Mwrite=2であれば、メモリ領域「1」が読み出し指定状態、メモリ領域「2」が書き込み指定状態であることを認識している。また、各メモリ領域の初期状態においては、全て使用不可を示す「-1」に初期化されているものとする。

【0049】

10

20

30

40

50

プロセッサ20aは、図3に示すように、RFフレームデータ処理BM1のS3においてプロセッサ20aから「書き込み要求」が出されると、(1)式に基づいて、書き込み先の「書き込み指定メモリ」Mwriteを決める。

【0050】

$$Mwrite = (Mwrite + 1) \% Mnum \quad (1)$$

ここで、(1)式の「%」は剰余を示す演算子である。

【0051】

式(1)で求めたMwriteが「読み出し指定メモリ」Mreadであった場合は、現在、表示画像データ処理BM2がそのメモリ領域の内容を読み出していることを意味し、読み出し中に書き込みをすると、表示画像データ処理BM2が誤った処理をすることになる。そこで、Mreadのメモリ領域を、「書き込み指定メモリ」に指定することはできない。この場合は、求めたMwriteに基づいて式(1)を再度演算し、求めたMwriteのメモリ領域のアドレスを指定して、要求元のプロセッサ20aに返す。

【0052】

これにより、プロセッサ20aはエンハンス処理S4の処理の終了に合せて処理結果を指定されたアドレスのメモリ領域に格納する。また、本実施例では、エンハンス処理S4の処理結果を内部バッファaのメモリ領域に格納した後、図2のステップS5において同一の処理結果を、メモリ20jに設定されたシネメモリに格納するようにしている。しかし、ステップS5の処理は省略することができる。そして、エンハンス処理S4又はステップS5の書き込み処理が終了したとき、プロセッサ20aはステップS6で、「書き込み解除要求」を制御プロセッサ20iに出力する。

【0053】

プロセッサ20aは、「書き込み解除要求」が入力されると、次式(2)により、書き込み処理が終了したメモリ領域の状態を、「読み出し準備メモリ」Mreadyに切り換える。

【0054】

$$Mready = Mwrite \quad (2)$$

一方、プロセッサ20aは、表示画像データ処理BM2のステップS11において、プロセッサ20bから「読み出し要求」が入力されると、次式(3)により、「読み出し準備メモリ」Mreadyの状態を「読み出し指定メモリ」Mreadに書き換えて、そのアドレスを指定して要求元のプロセッサ20bに返す。

【0055】

$$Mread = Mready \quad (3)$$

これに応答して、プロセッサ20bは指定されたアドレスのメモリ領域から最新の処理結果を読み出して、走査変換処理S12を実行する。そして、走査変換処理S12が終了したら、プロセッサ20bは「読み出し解除要求」をプロセッサ20aに出力する。これに応答して、プロセッサ20aは、次式(4)により、「読み出し指定メモリ」Mreadを初期化する。

【0056】

$$Mread = -1 \quad (4)$$

このように内部バッファaを管理することにより、各プロセッサ20aは他のプロセッサにより読み出し処理が行われている間、他の2つのメモリ領域に交互に最新の処理結果を書き込み続けることができる。また、新たに読み出し処理が発生したときは、最後に更新された最新のメモリ領域の内容を読み出させるように動作する。

【0057】

上記の実施例1のRFフレームデータ処理BM1と表示画像データ処理BM2の関連動作について、図4、図5に示した具体的なタイムチャート例を用いて説明する。図4は、RFフレームデータ処理BM1の動作サイクルであるフレームレートクロックが、表示画像データ処理BM2の動作サイクルであるビデオレートクロックよりも速いときのデータ処理の実行サイクルを示している。一方、図5は、RFフレームデータ処理BM1の動作サイクルであるフレームレートクロックが、表示画像データ処理BM2の動作サイクルであるビデオレートクロックよりも遅いときのデータ処理の実行サイクルを示している。

【 0 0 5 8 】

図4に示すように、プロセッサ20aで実行するRFフレームデータ処理BM1は、最初の処理対象のRFデータRF1について対数圧縮S1とパースタンス処理S2を終了したときに書き込み要求を出す(ステップS3)。これにより、プロセッサ20aの内部バッファaの管理機能により、「書き込み指定メモリ」のアドレスが指定される。次いで、エンハンス処理S4を行い、その処理結果のRFデータRFD1を指定されたメモリ領域に格納する。エンハンス処理S4を終了すると、メモリ領域に格納したRFデータをシネメモリに格納する(S5)。そして、「書き込み解除要求」を出力する。これに応答して、プロセッサ20aの内部バッファaの管理機能は、今回書き込んだメモリ領域を書き込み指定メモリ領域の状態「2」を、「読み出し準備メモリ」の状態「0」に変える。そして、RFフレームデータ処理BM1は次の処理対象のRFデータの処理を実行し、その処理結果のRFデータRFD2を「読み出し準備メモリ」の状態「0」でない、「書き込み指定メモリ」の状態「2」にあるアドレスで指定されたメモリ領域に格納する。つまり、RFデータRFD1とRFデータRFD2を別々のメモリ領域に書き込む。同様にして、フレームレートに従ってフレームデータの処理を順次実行し、指定されるメモリ領域に書き込む。

【 0 0 5 9 】

一方、プロセッサ20bの表示画像データ処理BM2は、BM1のフレームレートに対して十分に遅いビデオレートで起動しており、表示画像データ処理BM2がRFデータRFD1に基づく処理を開始する前に、RFデータRFD2の処理も完了している。表示画像データ処理BM2の処理開始タイミングにおいて、「読み出し要求」が発生すると(S11)、プロセッサ20aはプロセッサ20bの最新のRFデータRFD2が格納されている状態「1」のメモリ領域を指定して読み出しを許可する。これにより、表示画像データ処理BM2は、取得したRFD2について走査変換、ガンマ補正、データ転送処理を行い、Bモード像データをビデオメモリ22へ出力する。すなわち、表示画像データ処理BM2は、RF1に対する処理を行わず、RF2を処理することになる。また、「読み出し要求」によって指定されたメモリ領域は、「読み出し解除要求」を発行するまでプロセッサ20aの処理BM1によって上書きされることは発生しない。

【 0 0 6 0 】

図4のように、BM1の動作サイクルであるフレームレートがBM2の動作サイクルであるビデオレートに対して速く、表示部に全ての処理データを表示できない場合、画像の上書きが行われることなく最新の取得データのみを表示することができ、時相遅れのない超音波画像を表示できる。なお、上記の説明では、各メモリ領域のアドレスによりメモリ領域を指定したが、これに限らず、各メモリ領域のハンドルやインスタンス名のリンクリストを作成して、代わりに使用することも可能である。

【 0 0 6 1 】

図3に示すように、プロセッサ20aで実行するRFフレームデータ処理BM1は、最初の処理対象のRFデータRF1について対数圧縮S1とパースタンス処理S2を終了したときに書き込み要求を出し(S3)、「書き込み指定メモリ領域」のアドレスが指定されたメモリ領域に、エンハンス処理S4の処理結果のRFデータRFD1を格納する。エンハンス処理S4を終了すると、メモリ領域に格納したRFデータをシネメモリに格納して(S5)、「書き込み解除要求」を出力する。

【 0 0 6 2 】

プロセッサ20bの処理BM2は、プロセッサ20aの処理BM1の動作サイクルであるフレームレートに対して十分に速いビデオレートで起動している。したがって、プロセッサ20aの処理BM1がプロセッサ20bの処理BM2の処理を終了する前に、複数回、プロセッサ20aに対して「読み出し要求」を行うことになる。このとき、プロセッサ20aはRFデータRF1の処理を完了した際に発行された「書き込み解除要求」により、「最新更新バッファ」をRF1が格納されたメモリ領域を状態「0」としている。

【 0 0 6 3 】

したがって、プロセッサ20aの処理BM1が、RF2の処理結果を格納するために発行した「書き込み要求」により、読み出し先のメモリ領域はRF1を格納したメモリ領域とは異なる

10

20

30

40

50

メモリ領域を指している。これにより、プロセッサ20bの処理BM2が何度「読み出し要求」を行ったとしても、プロセッサ20aの処理BM1が処理中のメモリ領域の内容を読み出すことはない。つまり、BM1の動作サイクルであるフレームレートが、BM2の動作サイクルであるビデオレートに対して遅く、表示部が複数回同じデータを表示する必要がある場合、処理中の画像を表示することなく最後に処理の完了した最新の取得データのみを表示することができる。

【0064】

また、上で説明したように、RFフレームデータ処理BM1は、フレームレートで動作するが、超音波の走査範囲が狭ければ表示部24の性能や人の目の視認できる限界を超える速さで被検体よりRFフレームデータを収集する。また、超音波の走査範囲が広ければ限りなくフレームレートはゆっくりとなる。本実施例では、これをステップS5で、一旦シネメモリに保存するようにしているから、RFフレームデータの処理終了後に被検体より取得したRFフレームデータの全てを、再度ゆっくりと再生することが可能であり、視認できなかった細かい部位の病変まで詳細に観察可能である。

【0065】

図1に示した実施形態において、プロセッサ20a~20hに割り当てられるデータ処理の内容は、「処理構成テキスト」としてバッファメモリ20mに格納することができるが、本発明はこれに限られず、メモリ20jに「処理構成テキスト」を格納するようにしてもよい。これらのデータ処理のリストには、例えば図2に示す処理の順序と処理内容が含まれ、2つのプロセッサ20a, 20bを用い、BM1からBM2へデータを転送するプロセッサ構成が含まれる。この情報はBモード、ドプラモードなど超音波診断装置の持つ診断モード毎に独立であり、設定部17を介して使用者が選択を行い、入力された超音波計測モードは制御部18及び制御プロセッサ20iにそれぞれ必要な情報が転送される。制御プロセッサ20iは、バッファメモリ20mから超音波計測モードに対応した処理内容とプロセッサ構成を読み出し、実際にプロセッサ20a~20hに処理の割り当てを行うことで、Bモード、ドプラモードなど超音波診断装置の持つ超音波計測モード毎に異なる機能を実現する。

【0066】

図1の実施形態では、バッファメモリ20mを各プロセッサ20a~20hと切り離して内部バス20kに接続する構成を採用したが、本発明はこれに限らず、図6に示すように、各プロセッサ20a~20hの内部に一体的に設けてもよい。

【実施例2】

【0067】

図7に、超音波計測モードのBモード像を画像化するデータ処理と、超音波計測モードのドプラモード(Dモード)処理を含む一連のデータ処理を、データ変換部20で並列して実行する実施例2のフローチャートを示す。本実施例を実行するためには、実施例1のプロセッサ20a, bに加えて、プロセッサ20c, dを用いて4つのデータ処理BM1, BM2, DM1, DM2が並列に動作できる構成となっている。なお、本実施例は、前述したように、プロセッサ20a, b, c, dに代えて、4つのソフトウェアスレッドを実装しても実現できる。

【0068】

本実施例において、Bモード像を計測する超音波計測モードと、ドプラ処理を行う超音波計測モードの切り替えは、ユーザが設定部17を介して行なう。データ変換部20は、制御部18から転送されたドプラモードコードを制御プロセッサ20iで受け取り、バッファメモリ20mから指定されたドプラモードの処理内容とプロセッサ構成を読み出し、実際にプロセッサ20a~dに処理の割り当てを行う。ドプラモードが選択された場合にはプロセッサ20a~dの4つを用い、それぞれにBM1、BM2、DM1、DM2の異なる処理内容の割り当てを行う。

【0069】

ここで、プロセッサ20bで実行するBM2に示すBモード像のビデオレート処理スレッドと、プロセッサ20dで実行するDM2に示すドプラモードのビデオレート処理スレッドは、ビデオメモリのリフレッシュレート(画像更新周期)に同期して同一タイミングで動作する。

そして、DM2の出力画像とBM2の出力画像を合成処理S31で合成して、ビデオメモリ22に出力するになっている。ここで、DM1は、ドブラモード超音波同期処理スレッドであり、超音波ビーム単位の周期で処理を行うスレッドで動作周期がLpre(回/1データ単位)であり、DM2の動作周期がLpost(回/1データ単位)だとすれば、バッファメモリ20mの内部バッファa~dのメモリ領域の数Mnum_dmlは、Lpre/Lpost個用意する必要がある。これらの内部バッファa~hのメモリ領域の数Mnum_dmは、処理内容と同じくメモリ20j中に処理構成テキストとして格納されている。

【0070】

図7において、Bモード像処理のBM1, BM2は、BM2の合成処理S31を除いて、図3と同一である。Dモード処理のDM1は、周知のデータ処理であり、サンプルゲート(SG)設定処理S41, リサンプル処理S42, FFT処理S43, 加算平均処理S44, 対数圧縮処理S46, シネメモリ転送処理S47を含んで構成され、対数圧縮処理S46の前に書込み要求S45を設け、シネメモリ転送処理S47の処理終了後に、書込み解除要求S48を出力するようになっている。

10

【0071】

Dモード処理のDM2は、時系列変換処理S52と走査変換処理S54を含んで構成され、時系列変換処理S52の開始前に読み出し要求S51を出力して内部バッファのメモリ領域に格納されている対数圧縮処理S46の処理結果を読み出すようになっている。そして、時系列変換処理S52が終了したら、読み出し解除要求を出力して(S53)、そのメモリ領域を開放する。走査変換処理S54の処理結果は、Bモード処理BM2の合成処理S31においてBモード像との合成画像が生成されるようになっている。

20

【0072】

以上説明したように、実施例2によっても、各プロセッサに対応させて設定された複数の内部バッファを有するバッファメモリを設け、各内部バッファを複数のメモリ領域に区分し、一連のデータ処理を分散して実行する各プロセッサの処理結果を、一連のデータ処理の下流側のプロセッサの処理周期や処理タイミングにかかわらず、上流側のプロセッサに対応する複数のメモリ領域の1つに任意のタイミングで書き込むことが可能になる。また、下流側のプロセッサは、上流側のプロセッサの処理結果が書き込まれたメモリ領域から、上流側のプロセッサの処理周期や処理タイミングにかかわらず、任意のタイミングで読み出して自己の処理を実行することができる。これにより、一連の複数のデータ処理を別々のプロセッサに分散して処理するに際し、それらのプロセッサ間における処理周期の調和及び処理タイミングの調整を不要とすることができる。

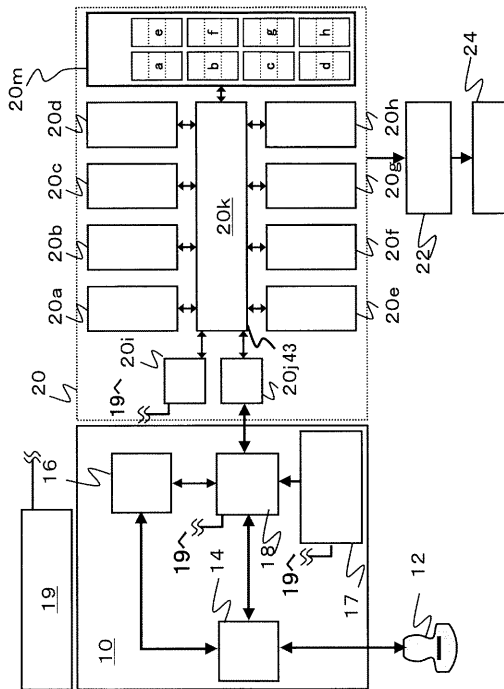
30

【符号の説明】

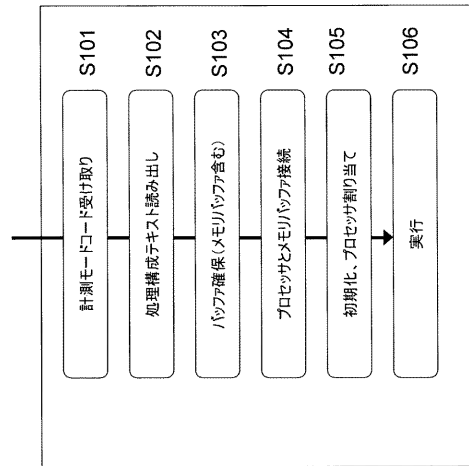
【0073】

10 超音波計測部、14 送受信切替部、16 ビーム形成部、17 設定部、18 制御部、19 ホストコンピュータ、20 データ変換部、20a~20h プロセッサ、20i 制御プロセッサ、20j メモリ、20m バッファメモリ。a~h 内部バッファ

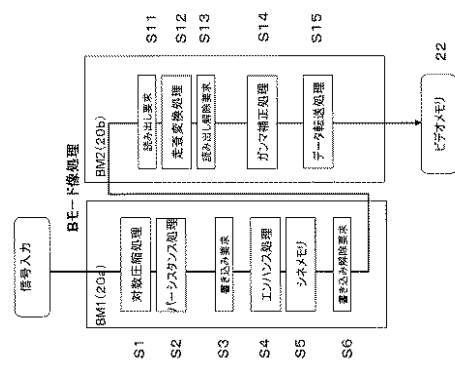
【図 1】



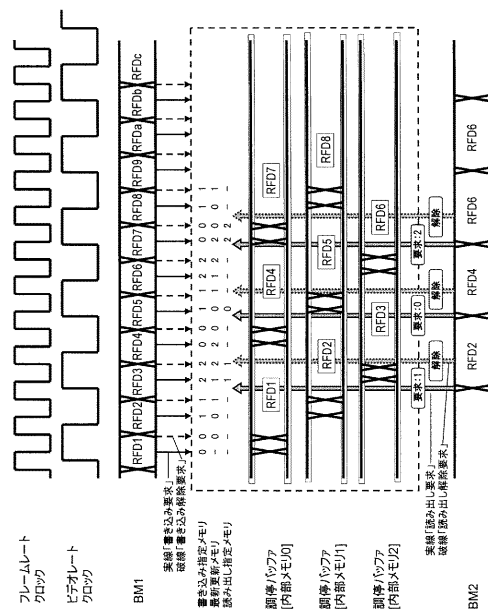
【図 2】



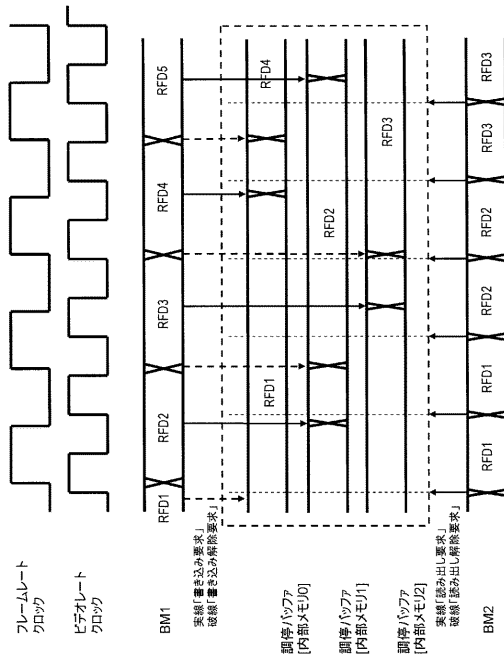
【図 3】



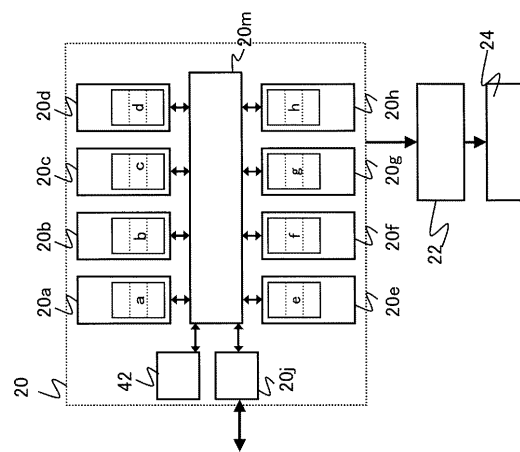
【図 4】



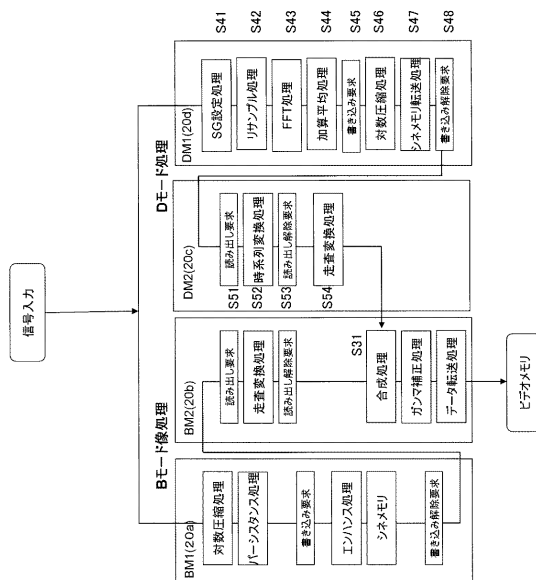
【図 5】



【図 6】



【図 7】



【 国際調査報告 】

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2009/069080

A. CLASSIFICATION OF SUBJECT MATTER

A61B8/00(2006.01) i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

A61B8/00

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2010
Kokai Jitsuyo Shinan Koho	1971-2010	Toroku Jitsuyo Shinan Koho	1994-2010

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	WO 2007/056104 A2 (VISUALSONICS CORP.), 18 May 2007 (18.05.2007), page 57, line 10 to page 58, line 7; fig. 24, 28 & JP 2009-514600 A & US 2007/0239001 A1 & CN 101351724 A	1-10
Y	JP 2007-157146 A (Sony Computer Entertainment Inc.), 21 June 2007 (21.06.2007), paragraph [0004] & US 2007/0130438 A1	1-10

☒ Further documents are listed in the continuation of Box C.☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
07 January, 2010 (07.01.10)Date of mailing of the international search report
19 January, 2010 (19.01.10)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2009/069080

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2004-351083 A (Aloka Co., Ltd.), 16 December 2004 (16.12.2004), paragraphs [0028] to [0030], [0035], [0038], [0040]; fig. 1 to 3 (Family: none)	1-10

国際調査報告		国際出願番号 PCT/JP2009/069080	
A. 発明の属する分野の分類（国際特許分類（IPC）） Int.Cl. A61B8/00(2006.01)i			
B. 調査を行った分野 調査を行った最小限資料（国際特許分類（IPC）） Int.Cl. A61B8/00			
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2010年 日本国実用新案登録公報 1996-2010年 日本国登録実用新案公報 1994-2010年			
国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）			
C. 関連すると認められる文献			
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号	
Y	WO 2007/056104 A2 (VISUALSONICS CORP.) 2007.05.18 57 頁 10 行目-58 頁 7 行目、図 24, 28 & JP 2009-514600 A & US 2007/0239001 A1 & CN 101351724 A	1-10	
Y	JP 2007-157146 A (株式会社ソニー・コンピュータエンタテインメント) 2007.06.21 段落 4 & US 2007/0130438 A1	1-10	
☒ C欄の続きにも文献が列挙されている。 ☐ パテントファミリーに関する別紙を参照。			
* 引用文献のカテゴリー 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す） 「O」口頭による開示、使用、展示等に言及する文献 「P」国際出願日前で、かつ優先権の主張の基礎となる出願日の後に公表された文献 「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」同一パテントファミリー文献			
国際調査を完了した日 07.01.2010		国際調査報告の発送日 19.01.2010	
国際調査機関の名称及びあて先 日本国特許庁（ISA/JP） 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官（権限のある職員） 右高 孝幸	2Q 9808
		電話番号 03-3581-1101 内線 3292	

国際調査報告		国際出願番号 PCT/J P 2 0 0 9 / 0 6 9 0 8 0
C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2004-351083 A (アロカ株式会社) 2004. 12. 16 段落 28-30, 35, 38, 40、図 1-3 (ファミリーなし)	1-10

フロントページの続き

(81)指定国 AP(BW,GH,GM,KE,LS,MW,MZ,NA,SD,SL,SZ,TZ,UG,ZM,ZW),EA(AM,AZ,BY,KG,KZ,MD,RU,TJ,TM), EP(AT,BE,BG,CH,CY,CZ,DE,DK,EE,ES,FI,FR,GB,GR,HR,HU,IE,IS,IT,LT,LU,LV,MC,MK,MT,NL,NO,PL,PT,RO,SE,SI,S K,SM,TR),OA(BF,BJ,CF,CG,CI,CM,GA,GN,GQ,GW,ML,MR,NE,SN,TD,TG),AE,AG,AL,AM,AO,AT,AU,AZ,BA,BB,BG,BH,BR, BW,BY,BZ,CA,CH,CL,CN,CO,CR,CU,CZ,DE,DK,DM,DO,DZ,EC,EE,EG,ES,FI,GB,GD,GE,GH,GM,GT,HN,HR,HU,ID,IL,IN,I S,JP,KE,KG,KM,KN,KP,KR,KZ,LA,LC,LK,LR,LS,LT,LU,LY,MA,MD,ME,MG,MK,MN,MW,MX,MY,MZ,NA,NG,NI,NO,NZ,OM,PE ,PG,PH,PL,PT,RO,RS,RU,SC,SD,SE,SG,SK,SL,SM,ST,SV,SY,TJ,TM,TN,TR,TT,TZ,UA,UG,US,UZ,VC,VN,ZA,ZM,ZW

(注)この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。

专利名称(译)	<无法获取翻译>		
公开(公告)号	JPWO2010055819A5	公开(公告)日	2012-11-08
申请号	JP2010537769	申请日	2009-11-10
[标]申请(专利权)人(译)	株式会社日立医药		
申请(专利权)人(译)	株式会社日立メデイコ		
[标]发明人	辻田剛啓		
发明人	辻田 剛啓		
IPC分类号	A61B8/00		
CPC分类号	A61B8/52 A61B8/14 A61B8/485 A61B8/486 G01S15/8977 G01S15/8979		
FI分类号	A61B8/00		
F-TERM分类号	4C601/BB06 4C601/EE30 4C601/GB06 4C601/KK12 4C601/KK17 4C601/LL02 4C601/LL07		
优先权	2008292488 2008-11-14 JP		
其他公开文献	JP5514120B2 JPWO2010055819A1		

摘要(译)

当由不同处理器处理一系列多个数据处理时，不必协调每个处理器之间的处理周期并调整处理定时。根据本发明，用于通过使用基于从对象接收的反射回波信号的RF数据生成超声图像数据的数据转换单元20包括多个处理器20a至20c，用于执行与超声测量模式有关的一系列数据处理，在20h和用于存储处理结果的缓冲存储器20m中，处理器20a-20h中的每一个响应于其自己的处理器的写请求执行分配给它自己的处理，将处理结果写入缓冲存储器20m，响应于来自另一个处理器的读取请求，读出写入缓冲存储器20m的处理结果。