

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2005-270423

(P2005-270423A)

(43) 公開日 平成17年10月6日(2005.10.6)

(51) Int.Cl.⁷

A 6 1 B 8/00

F I

A 6 1 B 8/00

テーマコード (参考)

4 C 6 0 1

審査請求 未請求 請求項の数 4 O L (全 11 頁)

(21) 出願番号 特願2004-89924 (P2004-89924)

(22) 出願日 平成16年3月25日 (2004.3.25)

(71) 出願人 000003078

株式会社東芝

東京都港区芝浦一丁目1番1号

(71) 出願人 594164542

東芝メディカルシステムズ株式会社

栃木県大田原市下石上1385番地

(74) 代理人 100058479

弁理士 鈴江 武彦

(74) 代理人 100091351

弁理士 河野 哲

(74) 代理人 100088683

弁理士 中村 誠

(74) 代理人 100108855

弁理士 蔵田 昌俊

最終頁に続く

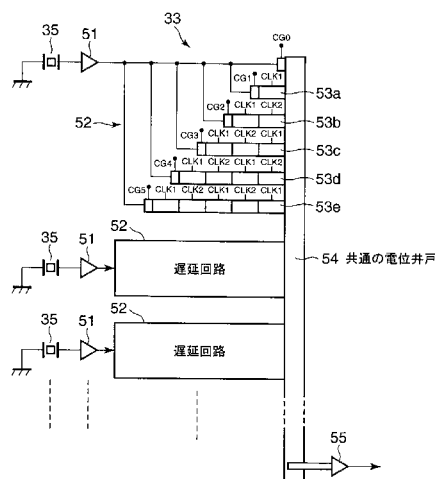
(54) 【発明の名称】 超音波診断装置

(57) 【要約】

【課題】超音波プローブ内に設けられるサブアレイ受信遅延加算回路の消費電力を低減できると共にノイズの発生を防止する超音波診断装置を提供する。

【解決手段】2次元アレイ配置された超音波振動子35の受信信号は、サブアレイ単位でサブアレイ受信遅延加算回路33に送られ、前置増幅器51を介してCCD遅延素子53a~53eに入力される。各超音波受信信号は、CCD遅延素子53a~53eに入力される際に入力ゲートCG1~CG5で電荷に変換され、2相のクロックにより次段の電位井戸に順次転送される。この場合、入力ゲートCG1~CG5により選択されたCCD遅延素子53a~53eの転送段数に応じて必要な受信遅延が付与される。この受信遅延が付与された超音波受信信号は、共通の電位井戸54にて電荷の状態に加算され、FGA55で電圧の波形に変換された後、プローブケーブルを介して超音波診断装置本体へ送られる。

【選択図】 図3



【特許請求の範囲】

【請求項 1】

超音波プローブに設けられる複数の超音波振動子と、前記超音波振動子を所定数毎に一纏まりのサブアレイとして分割し、各サブアレイに含まれる前記超音波振動子から得られる超音波の受信信号をサブアレイ毎に遅延加算処理する第 1 の遅延加算手段と、

超音波診断装置本体に設けられ、前記第 1 の遅延加算手段によりサブアレイ毎に遅延加算処理された超音波の受信信号に追加遅延加算処理を施し、所望の超音波ビームを形成する第 2 の遅延加算手段と、前記第 2 の遅延加算手段の遅延加算処理により形成された受信情報に基づいて超音波画像を形成する画像処理手段とを具備し、

前記第 1 の遅延加算手段は、並列に配列された遅延時間の異なる複数の C C D 遅延素子の各入力端に入力ゲートを設け、該入力ゲートを選択することにより所望遅延時間の C C D 遅延素子を選択することを特徴する超音波診断装置。 10

【請求項 2】

前記第 1 の遅延加算手段は、異なる遅延時間の C C D 遅延素子を遅延時間毎に複数備え、複数の入力ゲートを同時に選択することにより異なる遅延時間が付与される超音波受信信号毎に振幅を調整して重み付けを行なうことを特徴とする請求項 1 に記載の超音波診断装置。

【請求項 3】

前記第 1 の遅延加算手段は、遅延された信号の加算を共通の電位井戸により電荷の集積として行なうことを特徴とする請求項 1 に記載の超音波診断装置。 20

【請求項 4】

前記第 1 の遅延加算手段は、加算された信号電荷を電圧に変換して取り出す手段を備えたことを特徴とする請求項 1、2 又は 3 に記載の超音波診断装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、医療等の分野に用いられる超音波診断装置に係り、特に超音波ビームを 3 次元的に走査してリアルタイムに生体内の 3 次元画像を得る超音波診断装置に関する。

【背景技術】

【0002】

超音波プローブは、対象物内部の画像化等を目的として、超音波を対象物に向けて照射し、その対象物における音響インピーダンスの異なる界面からの反射波を受信するための装置である。このような超音波プローブが採用された超音波画像装置として、人体内部を検査するための医用診断装置が実用化されている（例えば、特許文献 1、2 参照。）。 30

【0003】

上記医用診断装置として用いられる超音波診断装置は、図 6 に示すように超音波プローブ 1 と超音波診断装置本体 10 とから構成され、両者間がプローブケーブル 5 により接続される。上記超音波プローブ 1 は、1 次元アレイトランスデューサ 2 及びプローブ内送受信回路 3 により構成される。このプローブ内送受信回路 3 には、詳細を後述するサブアレイ受信遅延加算回路 4 が設けられる。 40

【0004】

上記 1 次元アレイトランスデューサ 2 は、複数例えば 128 個の超音波振動子が 1 次元アレイ配列されており、その受信信号がプローブ内送受信回路 3 内のサブアレイ受信遅延加算回路 4 に入力される。このサブアレイ受信遅延加算回路 4 は、1 次元アレイトランスデューサ 2 で検出された信号を遅延処理し、プローブケーブル 5 を介して超音波診断装置本体 10 へ送出する。

【0005】

上記超音波診断装置本体 10 には、メインビームフォーマ 11 を備えた本体側送受信部 12、画像処理ユニット 13 及び表示部 14 が設けられる。上記メインビームフォーマ 11 は、本体側の遅延加算回路であり、超音波プローブ 1 からプローブケーブル 5 を介して 50

送られてくる信号を遅延処理して画像処理ユニット13へ出力する。この画像処理ユニット13は、メインビームフォーマ11の出力信号を処理して2次元の超音波画像を生成して表示部14に表示する。

【0006】

上記のように超音波プローブ1に設けたサブアレイ受信遅延加算回路4により超音波受信信号を遅延処理し、その後、超音波診断装置本体10に設けたメインビームフォーマ11により追加遅延処理を行なうことで、所望の超音波ビームを形成する。

【0007】

上記サブアレイ受信遅延加算回路4は、遅延素子としてCCD遅延素子が一般に使用され、図7に示すように構成されている。なお、受信遅延素子としては、LC(コイル、コンデンサ)、CCD遅延素子、デジタル遅延線があるが、サブアレイ受信遅延加算回路4に用いる素子としては、超音波プローブ1への組込みが必要であるので、大きさ、消費電力を可能な限り抑えることが必須であることなどからCCD遅延素子の適性が高い。

【0008】

上記1次元アレイトランスデューサ2は、複数例えば128個の超音波振動子2aを1次元アレイ配列して設けている。上記各超音波振動子2aの受信信号は、それぞれサブアレイ受信遅延加算回路4へ送られ、前置増幅器21で所定の信号レベルに増幅された後、遅延回路22に入力される。

【0009】

上記遅延回路22は、遅延時間を選択するためにタップを設けたCCD遅延素子23、信号電荷を電圧波形に変換するためのFGA(Floating Gate Amplifier)24、及びマルチプレクサ25により構成している。この例では、CCD遅延素子23として5段の転送ステージを持つものを示している。遅延回路22に入力された信号電圧は、入力ゲートにより信号電荷に変換されて初段の電位井戸に注入され、図8に示す電荷転送用の2相のクロックCLK1、CLK2により、クロック周期T例えば10ns毎に次段の電位井戸に順次転送される。

【0010】

CCD遅延素子23の各段の電位井戸には、信号を取り出すための電極が設けられており、これらの各電極に信号電荷を電圧波形に変換するためのFGA24が接続される。このFGA24の出力信号は、タップ1～タップ5の出力としてマルチプレクサ25へ送られる。また、このマルチプレクサ25には、CCD遅延素子23への入力信号がタップ0の出力として入力される。

【0011】

また、上記マルチプレクサ25には、超音波診断装置本体10側から出力されるタップ選択信号がサブアレイ受信遅延加算回路4に設けられている制御回路(図示せず)を介して与えられる。マルチプレクサ25は、タップ0～タップ5の信号を上記タップ選択信号により選択して出力する。上記マルチプレクサ25のタップ選択により所要の遅延時間のものを設定することができる。上記マルチプレクサ25の出力信号が遅延回路22の出力信号として取り出され、それぞれ抵抗26を介してアナログ増幅器27に入力される。

【0012】

すなわち、1次元アレイトランスデューサ2の各超音波振動子2aから出力される各チャンネルの信号がそれぞれ遅延回路22で遅延処理された後、抵抗26及びアナログ増幅器27からなるアナログ加算回路28に入力されて加算処理される。そして、上記アナログ増幅器27の電圧出力がサブアレイ受信遅延加算回路4の出力信号として取り出される。

【特許文献1】特開平8-182680号公報

【特許文献2】特開2001-161689号公報

【発明の開示】

【発明が解決しようとする課題】

【0013】

10

20

30

40

50

上記従来の超音波プローブ１は、ＣＣＤ遅延素子２３を用いて遅延回路２２を構成しているが、ＣＣＤ遅延素子２３の内部で信号が電荷として転送されるため、タップから信号を取り出すためにはＦＧＡ２４等を用いて電気信号に変換する必要がある。従って、遅延回路２２に多数のＦＧＡ２４が使用されると共に、それ以降の回路にマルチプレクサ２５、抵抗２６、アナログ増幅器２７等の通常のアナログ回路が使用されるので、消費電力が非常に大きいという問題がある。また、アナログ加算回路２８には、信号を加算するために多数の抵抗２６が設けられるので、この抵抗２６が発生するノイズの影響が問題となる。

【００１４】

また、超音波の受信信号を得るための特性いわゆる受信音場を改善するために、通常個々の超音波振動子２ａでの受信信号の振幅を変化させる重み付け処理が行なわれるが、タップから信号を取り出す方式においては、マルチプレクサ２５の後にアナログ増幅器を設けたり、信号加算用の抵抗２６の値を切替え可能にするなどの方法が用いられる。これらの重み付け処理方法は、通常のアナログ回路での増幅または減衰処理となるためにノイズの影響は避けられず、扱うことが可能な信号レベルの範囲（ダイナミックレンジ）を劣化させるなどの問題がある。

【００１５】

従来の超音波診断装置では、上記したように１次元アレイトランスデューサが用いられ、２次元画像を表示しているが、最近では２次元アレイトランスデューサによる３次元画像の表示が望まれている。しかし、上記図７に示した従来のサブアレイ受信遅延加算回路４を使用して２次元アレイトランスデューサの信号を処理しようとすると、回路素子数やケーブル本数等が著しく増加することになり、実用化が非常に困難である。

【００１６】

本発明は上記の課題を解決するためになされたもので、超音波プローブ内に設けられるサブアレイ受信遅延加算回路の消費電力を低減できると共にノイズの発生を抑えることができる超音波診断装置を提供することを目的とする。

【課題を解決するための手段】

【００１７】

本発明は、上記目的を達成するため、次のような手段を講じている。

【００１８】

(１) 第１の発明に係る超音波診断装置は、超音波プローブに設けられる複数の超音波振動子と、前記超音波振動子を所定数毎に一纏まりのサブアレイとして分割し、各サブアレイに含まれる前記超音波振動子から得られる超音波の受信信号をサブアレイ毎に遅延加算処理する第１の遅延加算手段と、

超音波診断装置本体に設けられ、前記第１の遅延加算手段によりサブアレイ毎に遅延加算処理された超音波の受信信号に追加遅延加算処理を施し、所望の超音波ビームを形成する第２の遅延加算手段と、前記第２の遅延加算手段の遅延加算処理により形成された受信情報に基づいて超音波画像を形成する画像処理手段とを具備し、

前記第１の遅延加算手段は、並列に配列された遅延時間の異なる複数のＣＣＤ遅延素子の各入力端に入力ゲートを設け、該入力ゲートを選択することにより所望遅延時間のＣＣＤ遅延素子を選択することを特徴する。

【００１９】

(２) 前記第１の遅延加算手段は、異なる遅延時間のＣＣＤ遅延素子を遅延時間毎に複数備え、複数の入力ゲートを同時に選択することにより異なる遅延時間が付与される超音波受信信号毎に振幅を調整して重み付けを行なうことを特徴とする。

【００２０】

(３) また、前記第１の遅延加算手段は、遅延された信号の加算を共通の電位井戸により電荷の集積として行なうことを特徴とする。

【００２１】

(４) 更に前記第１の遅延加算手段は、加算された信号電荷を電圧に変換して取り出す手

10

20

30

40

50

段を備えたことを特徴とする。

【発明の効果】

【0022】

本発明によれば、超音波プローブ内に設けられるサブアレイ受信遅延加算回路の消費電力を低減できると共にノイズの発生を抑えることができ、その結果、高品位なリアルタイム超音波画像を収集することが可能になる。

【発明を実施するための最良の形態】

【0023】

以下、図面を参照して本発明の一実施形態を説明する。

図1は、本発明の一実施形態に係る3次元のリアルタイム超音波診断装置の全体の概略構成を示すブロック図である。 10

本実施形態に係る3次元の超音波診断装置は、生体の3次元画像を収集する超音波プローブ30と超音波診断装置本体40とから構成され、両者間がプローブケーブル34により接続される。上記超音波プローブ30は、2次元アレイトランスデューサ31及びプローブ内送受信回路32により構成される。このプローブ内送受信回路32には、詳細を後述するサブアレイ受信遅延加算回路33が設けられる。

【0024】

上記2次元アレイトランスデューサ31は、図2に示すように複数例えば「 $64 \times 64 = 4096$ 素子」の超音波振動子35を2次元アレイ配列したもので、この 64×64 素子のアレイ配列を更に数素子～十数素子、例えば「 $4 \times 4 = 16$ 素子」のサブアレイ36 20に分割して3次元超音波ビーム37を発生させる。

【0025】

上記超音波プローブ30により生体の3次元画像を収集する場合、超音波診断装置本体40の制御指令に基づいて2次元アレイトランスデューサ31の各超音波振動子35に送信パルスが供給され、各超音波振動子35により3次元的に形成された超音波ビーム37が生体に向けて送出される。これにより、生体内から3次元超音波ビーム37の反射波が生じ、2次元アレイトランスデューサ31の超音波振動子35でそれぞれ検出される。

【0026】

上記超音波振動子35により検出された信号、すなわち受信信号は、プローブ内送受信回路32内のサブアレイ受信遅延加算回路33に入力される。このサブアレイ受信遅延加算回路33は、上記超音波振動子35の各サブアレイ36毎に設けられており、2次元アレイトランスデューサ31で検出された信号を遅延処理し、プローブケーブル34を介して超音波診断装置本体40へ送出する。 30

【0027】

上記2次元アレイトランスデューサ31の超音波振動子35をサブアレイ36に分割すると共に、各サブアレイ36毎にサブアレイ受信遅延加算回路33を設けて遅延処理することで、プローブケーブル34の本数を低減している。例えば「 $64 \times 64 = 4096$ 素子」の超音波振動子35により2次元アレイトランスデューサ31を構成した場合、直接接続すると4096本のプローブケーブルが必要であるが、サブアレイ36を「 $4 \times 4 = 16$ 」の素子群により構成した場合、プローブケーブル34の本数を「 $4096 / 16 = 256$ 本」に減少することができる。 40

【0028】

上記超音波診断装置本体40には、メインビームフォーマ41を備えた本体側送受信部42、画像処理ユニット43及びCRTや液晶表示パネル等の表示部44が設けられる。上記メインビームフォーマ41は、本体側の遅延加算回路であり、超音波プローブ30からプローブケーブル34を介して送られてくる信号を更に追加遅延加算処理して画像処理ユニット43へ出力する。この画像処理ユニット43は、メインビームフォーマ41の出力信号を処理し、3次元の超音波画像を生成して表示部44に表示する。

【0029】

上記のように2次元アレイトランスデューサ31の超音波振動子35をサブアレイ36 50

に分割すると共に、各サブアレイ 36 毎にサブアレイ受信遅延加算回路 33 を設けてビームパターンに従った遅延処理を行ない、その後、更に超音波診断装置本体 40 側に設けたメインビームフォーマ 41 で追加遅延加算処理を行なうことで、ビーム形成の段階を分けて超音波プローブ 30 における 3 次元超音波ビーム 37 を形成する。

【0030】

次に、上記超音波プローブ 30 におけるサブアレイ受信遅延加算回路 33 の詳細な構成について図 3 を参照して説明する。なお、図 3 は、サブアレイ受信遅延加算回路 33 の一部、すなわちサブアレイ 36 を単位とする超音波振動子 35 の受信信号を遅延する回路部分について示したもので、その他のサブアレイ 36 に対する遅延回路部分も同様の構成となっている。

10

【0031】

2 次元アレイトランスデューサ 31 を構成する超音波振動子 35 の受信信号は、サブアレイ 36 を単位としてサブアレイ受信遅延加算回路 33 へ送られ、それぞれ前置増幅器 51 で所定の信号レベルに増幅された後、遅延回路 52 に入力される。

【0032】

上記遅延回路 52 は、複数例えば 6 個の入力ゲート CG0 ~ CG5、入力ゲート CG1 ~ CG5 に対して設けられる CCD 遅延素子 53a ~ 53e、加算部を構成する共通の電位井戸 54 からなっている。上記入力ゲート CG0 ~ CG5 は、入力信号を電荷に変換するものであり、制御部（図示せず）からの制御信号（イネーブル信号）によってオン/オフ制御される。この場合、入力ゲート CG0 の出力は電位井戸 54 に直接入力され、入力ゲート CG1 ~ CG5 の出力は CCD 遅延素子 53a ~ 53e を介して共通の電位井戸 54 へ送られる。

20

【0033】

上記 CCD 遅延素子 53a ~ 53e は、異なる遅延時間に設定、すなわち異なる素子数に設定されており、例えば CCD 遅延素子 53a が 1 個の素子で構成され、以下、CCD 遅延素子 53e まで素子を 1 個ずつ増加させている。

【0034】

上記前置増幅器 51 で増幅された超音波の受信信号は、入力ゲート CG1 ~ CG5 において電荷に変換されて CCD 遅延素子 53a ~ 53e に入力され、図 4 に示す電荷転送用の 2 相のクロック CLK1、CLK2 によりクロック周期例えば 10 nsec 毎に次段の電位井戸に順次転送される。入力ゲート CG1 ~ CG5 により選択された CCD 遅延素子 53a ~ 53e の転送段数及びクロック CLK1、CLK2 の周期を調整することにより、必要な受信遅延が付与される。上記入力ゲート CG1 ~ CG5 の何れかを開くことにより、所望の遅延時間の CCD 遅延素子 53a ~ 53e を選択する。なお、入力ゲート CG0 を開いた場合は、超音波受信信号が直接共通の電位井戸 54 に導かれるので、遅延処理は行なわれない。

30

【0035】

上記共通の電位井戸 54 には、電荷を電圧の波形に変換する FGA (Floating Gate Amplifier) 55 が接続されており、この FGA 55 の出力信号がサブアレイ 36 を単位とするサブアレイ受信遅延加算回路 33 の出力信号として取り出される。

40

【0036】

また、上記各 CCD 遅延素子 53a ~ 53e は、それぞれ図 5 に示すように同じ遅延時間毎に CCD 遅延素子が複数個並列に接続されており、同一の遅延時間を有する CCD 遅延素子を複数選択することにより、同時に転送する電荷の量を増減して信号の振幅を調整できるようにしている。

【0037】

図 5 は、4 クロックの遅延を行なう CCD 遅延素子 53d の構成例について示したものである。CCD 遅延素子 53d は、複数例えば 3 個の CCD 遅延素子 53d-1、53d-2、53d-3 を並列に設けたもので、各信号入力端に入力ゲート CG4-1、CG4-2、CG4-3 を備えている。また、上記 CCD 遅延素子 53d-1、53d-2、5

50

3 d - 3 の出力端は、共通の電位井戸 5 4 に接続される。上記入力ゲート C G 4 - 1、C G 4 - 2、C G 4 - 3 をオープンする数を選択することにより、信号の振幅を調整、すなわち各受信信号の振幅調整（重み付け）を行なって超音波の受信特性を改善できるようになっている。

【 0 0 3 8 】

次に、上記のように構成された超音波診断装置の動作を説明する。

まず、図 1 に示した超音波診断装置において、超音波プローブ 3 0 により生体の 3 次元画像の収集が開始されると、2 次元アレイトランスデューサ 3 1 の超音波振動子 3 5 に対してそれぞれ送信パルスが供給され、各超音波振動子 3 5 により 3 次元的に形成された超音波ビーム 3 7 が生体に向けて送出される。これにより、生体内から 3 次元超音波ビーム 3 7 の反射波が生じ、2 次元アレイトランスデューサ 3 1 の超音波振動子 3 5 でそれぞれ検出される。

10

【 0 0 3 9 】

上記超音波振動子 3 5 により検出された信号、すなわち超音波微小振動子 3 5 の受信信号は、サブアレイ 3 6 の単位でサブアレイ受信遅延加算回路 3 3 に送られ、図 3 に示したように前置増幅器 5 1 で所定の信号レベルに増幅された後、遅延回路 5 2 に入力される。

【 0 0 4 0 】

上記遅延回路 5 2 は、各超音波振動子 3 5 毎に形成されている C C D 遅延素子 5 3 a ~ 5 3 e から必要な遅延時間の C C D 遅延素子を、図 5 に示したように重み付けに必要なチャンネル数（本数）分の入力入力ゲートを開けることにより、各受信信号の振幅調整を行ない超音波の受信特性を改善する。各超音波振動子 3 5 の受信信号は、C C D 遅延素子 5 3 a ~ 5 3 e に入力される際に入力ゲート C G 1 ~ C G 5 において電荷に変換され、電荷転送用の 2 相のクロック C L K 1、C L K 2 によりクロック周期例えば 1 0 n s e c 毎に次段の電位井戸に順次転送される。この場合、入力ゲート C G 1 ~ C G 5 により選択された C C D 遅延素子 5 3 a ~ 5 3 e の転送段数及びクロック C L K 1、C L K 2 の周期を調整することにより、必要な受信遅延が付与される。各 C C D 遅延素子 5 3 a ~ 5 3 e は、その出力が共通の電位井戸 5 4 に導かれているので、受信遅延が付与されたサブアレイ 3 6 の各超音波振動子 3 5 の受信信号が電荷の状態に加算される。この共通の電位井戸 5 4 で加算された電荷は、F G A 5 5 で電圧の波形に変換されて出力される。従って、サブアレイ受信遅延加算回路 3 3 からは、各サブアレイ 3 6 毎に遅延加算された信号電圧が得られる。

20

30

【 0 0 4 1 】

上記サブアレイ受信遅延加算回路 3 3 により遅延処理された信号は、プローブケーブル 3 4 を介して超音波診断装置本体 4 0 へ送られる。超音波診断装置本体 4 0 は、超音波プローブ 3 0 から送られてくる遅延された超音波受信信号をメインビームフォーマ 4 1 で更に追加遅延加算処理して画像処理ユニット 4 3 へ出力する。この画像処理ユニット 4 3 は、メインビームフォーマ 4 1 の出力信号を処理し、3 次元の超音波画像を生成して表示部 4 4 に表示する。

【 0 0 4 2 】

上記実施形態で示したように超音波プローブ 3 0 のプローブ内送受信回路 3 2 におけるサブアレイ受信遅延加算回路 3 3 を、入力ゲート C G 1 ~ C G 5 により選択可能な C C D 遅延素子 5 3 a ~ 5 3 e と、この C C D 遅延素子 5 3 a ~ 5 3 e により遅延された信号を電荷の状態に加算処理する共通の電位井戸 5 4 とにより構成し、かつ、上記 C C D 遅延素子 5 3 a ~ 5 3 e で重み付け処理できるように構成することにより、従来の C C D 遅延素子にタップを設けて各タップ毎に電荷を F G A で電気信号に変換するアナログ回路を用いた場合に比較して F G A の使用数を少なくでき、消費電力を低減することができる。また、遅延した信号を加算するための抵抗が不要であるので、抵抗によるノイズの発生を防止することができる。この結果、高品位なリアルタイム超音波画像を収集することが可能になる。

40

【 0 0 4 3 】

50

また、２次元アレイトランスデューサ３１は、２次元アレイ配置した超音波振動子３５を例えば「 $4 \times 4 = 16$ 素子」等のサブアレイ３６の単位に分割して遅延処理することにより、プローブケーブル３４の本数（信号線数）を著しく減らすことができる。例えば上記実施形態で示したように「 $64 \times 64 = 4096$ 素子」の超音波振動子３５を２次元アレイ配置し、サブアレイ３６を「 $4 \times 4 = 16$ 」の素子構成とした場合、プローブケーブル３４の本数を「 $4096 / 16 = 256$ 本」に減少することができる。従って、この場合には、上記超音波プローブ３０からの信号を処理する超音波診断装置本体４０内のメインビームフォーマ４１は、回路数を「 256 」設ければよいことになる。

【００４４】

なお、上記実施形態では、２次元アレイトランスデューサ３１の超音波振動子３５を「 $64 \times 64 = 4096$ 素子」の２次元アレイ配置とした場合について示したが、その配置構成は上記実施形態に限定されるものではなく、任意に設定し得るものである。

【００４５】

また、上記２次元サブアレイにおけるサブアレイ３６は、「 $4 \times 4 = 16$ 素子」の配置構成とした場合について示したが、その他、例えば「 3×3 」、「 3×4 」、「 4×4 」、「 5×5 」等、任意に設定することが可能である。

【００４６】

また、上記実施形態では、サブアレイ受信遅延加算回路３３における遅延回路５２を５系統のＣＣＤ遅延素子５３ａ～５３ｅにより構成した場合について示したが、このＣＣＤ遅延素子５３ａ～５３ｅの系統数は任意に設定し得るものである。

【００４７】

また、上記各ＣＣＤ遅延素子５３ａ～５３ｅは、図５に示したように重み付け処理を行なわせるために３系統のＣＣＤ遅延素子を並列に設けた場合について示したが、このＣＣＤ遅延素子の系統数についても任意に設定し得るものである。

【００４８】

また、上記実施形態では、２次元アレイによるリアルタイム３次元超音波診断装置に適用した場合について示したが、本発明は上記実施形態に限定されるものではなく、その他、例えば通常の１次元アレイや１．５次元アレイなどの形態においても、その要旨を変更しない範囲で種々の変形・適用が可能であることは勿論である。

【図面の簡単な説明】

【００４９】

【図１】本発明の一実施形態に係る超音波診断装置の概略構成を示すブロック図である。

【図２】同実施形態において、超音波プローブの２次元アレイトランスデューサにおける超音波振動子の２次元配置構成を説明するための図である。

【図３】同実施形態におけるサブアレイ受信遅延加算回路の構成図である。

【図４】同実施形態において、サブアレイ受信遅延加算回路のＣＣＤ遅延素子を駆動する２相のクロックを示す図である。

【図５】同実施形態において、サブアレイ受信遅延加算回路の各ＣＣＤ遅延素子により重み付けを行なう場合の構成例を示す図である。

【図６】従来の超音波診断装置の概略構成を示すブロック図である。

【図７】従来の超音波診断装置におけるサブアレイ受信遅延加算回路の構成図である。

【図８】従来の超音波診断装置におけるサブアレイ受信遅延加算回路のＣＣＤ遅延素子を駆動する２相のクロックを示す図である。

【符号の説明】

【００５０】

３０…超音波プローブ、３１…２次元アレイトランスデューサ、３２…プローブ内送受信回路、３３…サブアレイ受信遅延加算回路、３４…プローブケーブル、３５…超音波振動子、３６…サブアレイ、３７…３次元超音波ビーム、４０…超音波診断装置本体、４１…メインビームフォーマ、４２…本体側送受信部、４３…画像処理ユニット、４４…表示部、５１…前置増幅器、５２…遅延回路、５３ａ～５３ｄ…ＣＣＤ遅延素子、５４…共通

10

20

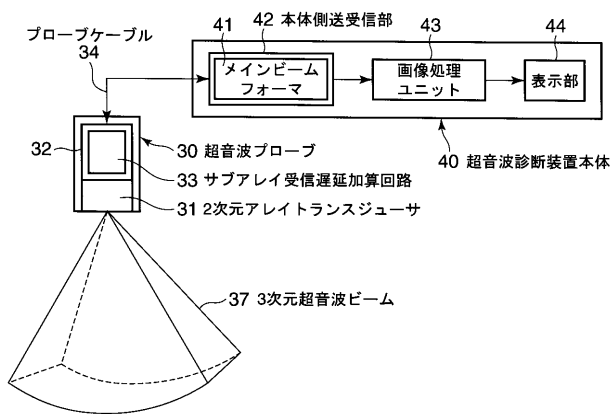
30

40

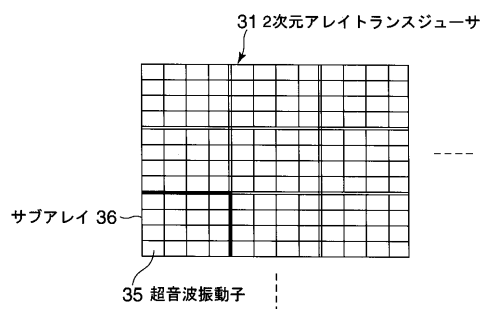
50

の電位井戸、5 5 ... F G A。

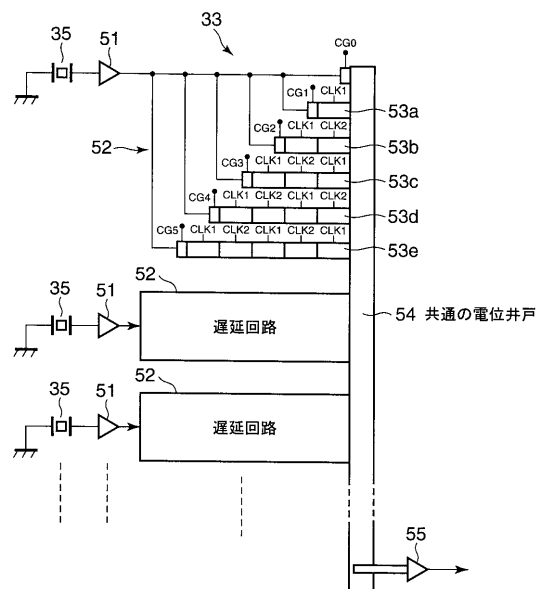
【図 1】



【図 2】



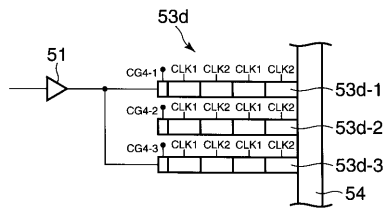
【図 3】



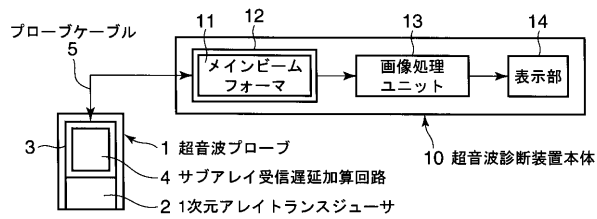
【図 4】



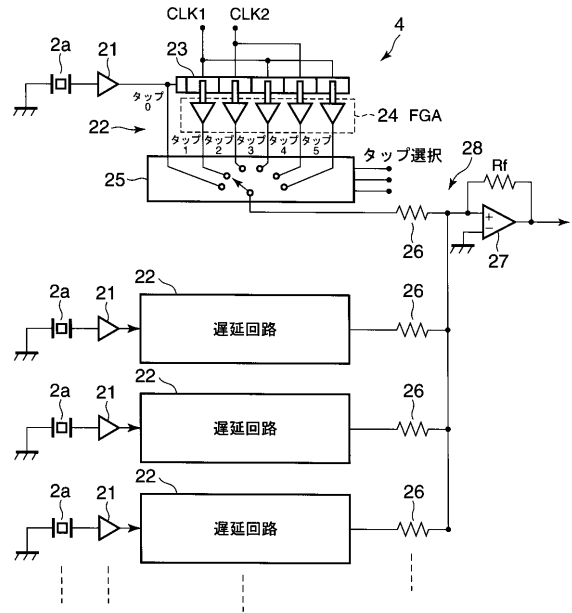
【図5】



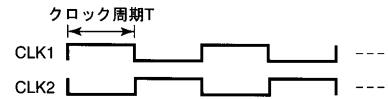
【図6】



【図7】



【図8】



フロントページの続き

(74)代理人 100084618

弁理士 村松 貞男

(74)代理人 100092196

弁理士 橋本 良郎

(72)発明者 本郷 宏信

栃木県大田原市下石上 1 3 8 5 番地 東芝メディカルシステムズ株式会社社内

Fターム(参考) 4C601 EE12 EE15 GB06 GB18 HH25 JB06 JB08

专利名称(译)	超声诊断设备		
公开(公告)号	JP2005270423A	公开(公告)日	2005-10-06
申请号	JP2004089924	申请日	2004-03-25
[标]申请(专利权)人(译)	株式会社东芝 东芝医疗系统株式会社		
申请(专利权)人(译)	东芝公司 东芝医疗系统有限公司		
[标]发明人	本郷宏信		
发明人	本郷 宏信		
IPC分类号	A61B8/00		
FI分类号	A61B8/00		
F-TERM分类号	4C601/EE12 4C601/EE15 4C601/GB06 4C601/GB18 4C601/HH25 4C601/JB06 4C601/JB08		
代理人(译)	河野 哲 中村诚		
其他公开文献	JP4557575B2		
外部链接	Espacenet		

摘要(译)

解决的问题：提供一种超声诊断设备，该超声诊断设备能够减少设置在超声探头中的子阵列接收延迟加法电路的功耗并防止噪声的产生。 解决方案：以二维阵列布置的超声换能器35的接收信号以子阵列为单位发送到子阵列接收延迟加法器电路33，并通过前置放大器51输入到CCD延迟元件53a至53e。。当输入到CCD延迟元件53a至53e时，每个超声波接收信号通过输入门CG1至CG5转换成电荷，并通过两相时钟顺序地转移到下一级的势阱。在这种情况下，根据由输入门CG1至CG5选择的CCD延迟元件53a至53e的传送级的数目，给出必要的接收延迟。在公共电位阱54处以电荷状态添加已经添加了接收延迟的超声接收信号，并通过FGA 55将其转换为电压波形，然后通过探针电缆发送至超声诊断设备主体。成为 [选择图]图3

