



(19) 대한민국특허청(KR)  
(12) 공개특허공보(A)

(11) 공개번호 10-2020-0069697  
(43) 공개일자 2020년06월17일

(51) 국제특허분류(Int. Cl.)  
H01L 27/32 (2006.01) H01L 51/56 (2006.01)  
(52) CPC특허분류  
H01L 27/3246 (2013.01)  
H01L 27/322 (2013.01)  
(21) 출원번호 10-2018-0157042  
(22) 출원일자 2018년12월07일  
심사청구일자 없음

(71) 출원인  
엘지디스플레이 주식회사  
서울특별시 영등포구 여의대로 128(여의도동)  
(72) 발명자  
우정원  
경기도 파주시 월롱면 엘지로 245  
(74) 대리인  
특허법인인벤싱크

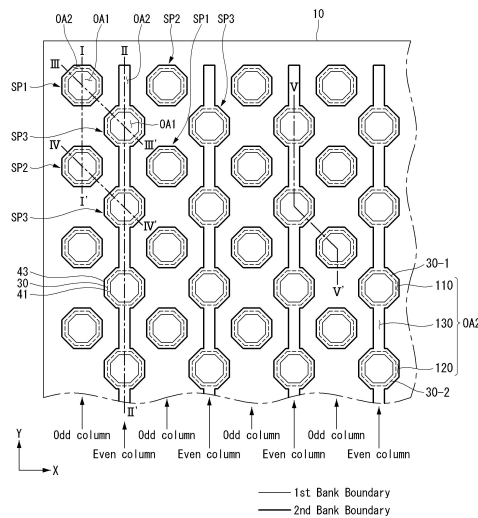
전체 청구항 수 : 총 13 항

(54) 발명의 명칭 유기발광 표시장치

(57) 요약

본 발명에 따른 유기발광 표시장치는 제1 서브 픽셀들, 제2 서브 픽셀들, 제3 서브 픽셀들, 제1 전극들, 제1 बैं크, 제2 बैं크를 포함한다. 제1 서브 픽셀들 및 제2 서브 픽셀들은, 기판 상에서, 서로 직교하는 제1 축 방향 및 제2 축 방향을 따라 교번하여 배열된다. 제3 서브 픽셀들은, 제1 서브 픽셀들 및 제2 서브 픽셀들에 대하여, 제1 축 방향 및 제2 축 방향과 사각(dutch angle)을 이루는 제3 축 방향에 배열된다. 제1 전극들은 제1 내지 제3 서브 픽셀들 각각에 할당된다. 제1 बैं크는 제1 전극들 상에서, 제1 전극들을 노출시키는 제1 개구부들을 갖는다. 제2 बैं크는 제1 बैं크 상에서, 제1 전극들을 노출시키는 제2 개구부들을 갖는다. 제2 개구부들은, 제1 및 제2 서브 픽셀들의 상기 제1 전극들을 각각 노출시키고, 복수의 상기 제3 서브 픽셀들의 상기 제1 전극들을 동시에 노출시킨다.

대표도 - 도2



(52) CPC특허분류  
*H01L 51/56* (2013.01)

---

## 명세서

### 청구범위

#### 청구항 1

기관 상에서, 서로 직교하는 제1 축 방향 및 제2 축 방향을 따라 교번하여 배열되는 제1 서브 픽셀들 및 제2 서브 픽셀들;

상기 제1 서브 픽셀들 및 상기 제2 서브 픽셀들에 대하여, 상기 제1 축 방향 및 상기 제2 축 방향과 사각(dutch angle)을 이루는 제3 축 방향에 배열되는 제3 서브 픽셀들;

상기 제1 내지 제3 서브 픽셀들 각각에 할당된 제1 전극들;

상기 제1 전극들 상에서, 상기 제1 전극들을 노출시키는 제1 개구부들을 갖는 제1 बैं크; 및

상기 제1 बैं크 상에서, 상기 제1 전극들을 노출시키는 제2 개구부들을 갖는 제2 बैं크를 포함하고,

상기 제2 개구부들은,

상기 제1 및 제2 서브 픽셀들의 상기 제1 전극들을 각각 노출시키고, 복수의 상기 제3 서브 픽셀들의 상기 제1 전극들을 동시에 노출시키는, 유기발광 표시장치.

#### 청구항 2

제 1 항에 있어서,

상기 제1 및 제2 서브 픽셀은 기수 번째 열 및 우수 번째 열 중 어느 하나에 배열되고, 상기 제3 서브 픽셀은 상기 기수 번째 열 및 상기 우수 번째 열 중 다른 하나에 배열되며,

상기 제1 및 제2 서브 픽셀은 기수 번째 행 및 우수 번째 행 중 어느 하나에 배열되고, 상기 제3 서브 픽셀은 상기 기수 번째 행 및 상기 우수 번째 행 중 다른 하나에 배열되는, 유기발광 표시장치.

#### 청구항 3

제 2 항에 있어서,

상기 제2 개구부들 중 일부는,

상기 제3 서브 픽셀들이 배열된 열에 배치된 복수의 상기 제1 전극들을 동시에 노출하는, 유기발광 표시장치.

#### 청구항 4

제 2 항에 있어서,

상기 제2 개구부들 중 일부는,

상기 제3 서브 픽셀들이 배열된 행에 배치된 복수의 상기 제1 전극들을 동시에 노출하는, 유기발광 표시장치.

#### 청구항 5

제 2 항에 있어서,

상기 제2 개구부들 중 일부는,

상기 제3 서브 픽셀들이 배열된 열 및 행에 배치된 복수의 상기 제1 전극들을 동시에 노출하는, 유기발광 표시

장치.

#### 청구항 6

제 1 항에 있어서,  
상기 제1 개구부는,  
상기 제1 내지 제3 서브 픽셀들의 상기 제1 전극들을 각각 노출시키며,  
상기 제3 서브 픽셀들이 배열된 열에서 상기 제1 개구부의 수와 상기 제2 개구부의 수, 또는 상기 제3 서브 픽셀들이 배열된 행에서 상기 제1 개구부의 수와 상기 제2 개구부의 수는,  
상이한, 유기발광 표시장치.

#### 청구항 7

제 1 항에 있어서,  
상기 제3 서브 픽셀들의 상기 제1 전극들은,  
상기 제2 개구부에 의해 동시에 노출되는 제1-1 전극, 및 제1-2 전극을 포함하고,  
상기 제2 개구부는,  
상기 제1-1 전극을 노출하는 제1 부분;  
상기 제1-2 전극을 노출하는 제2 부분; 및  
상기 제1 부분과 상기 제2 부분을 연결하는 연결 부분을 포함하며,  
상기 연결 부분은,  
상기 제1 부분과 상기 제2 부분 대비 좁은 폭을 갖는, 유기발광 표시장치.

#### 청구항 8

제 7 항에 있어서,  
상기 연결 부분은,  
상기 제1 축 방향으로 이웃하는 상기 제1 서브 픽셀과 상기 제2 서브 픽셀 사이를 가로지르는, 유기발광 표시장치.

#### 청구항 9

제 7 항에 있어서,  
상기 연결 부분은,  
상기 제2 축 방향으로 이웃하는 상기 제1 서브 픽셀과 상기 제2 서브 픽셀 사이를 가로지르는, 유기발광 표시장치.

#### 청구항 10

제 7 항에 있어서,  
상기 연결 부분은,

상기 제1 및 제2 서브 픽셀들이 배열된 열 및 행 중 적어도 어느 하나에 배치되는, 유기발광 표시장치.

**청구항 11**

제 1 항에 있어서,

상기 제1 서브 픽셀의 상기 제1 전극을 노출하는 상기 제2 개구부 상에 배치되는 제1 유기 발광층;

상기 제2 서브 픽셀의 상기 제1 전극을 노출하는 상기 제2 개구부 상에 배치되는 제2 유기 발광층; 및

상기 제3 서브 픽셀의 상기 제1 전극을 노출하는 상기 제2 개구부 상에 배치되는 제3 유기 발광층을 더 포함하고,

상기 제3 유기 발광층은,

상기 제2 बैं크를 사이에 두고 상기 제1 유기 발광층의 둘레를 감싸도록 배치되거나, 상기 제2 बैं크를 사이에 두고 상기 제2 유기 발광층의 둘레를 감싸도록 배치되는, 유기발광 표시장치.

**청구항 12**

제 1 항에 있어서,

상기 제3 서브 픽셀들의 상기 제1 전극들을 동시에 노출시키는 상기 제2 개구부들 상에는, 녹색의 유기 발광층이 형성되는, 유기발광 표시장치.

**청구항 13**

제 1 항에 있어서,

상기 제1 बैं크는,

친수 특성을 갖고,

상기 제2 बैं크는,

소수 특성을 갖는, 유기발광 표시장치.

**발명의 설명**

**기술 분야**

[0001] 본 발명은 유기발광 표시장치에 관한 것이다.

**배경 기술**

[0002] 최근, 음극선관(Cathode Ray Tube)의 단점인 무게와 부피를 줄일 수 있는 각종 표시장치들이 개발되고 있다. 이러한 표시장치에는 액정표시장치(Liquid Crystal Display : LCD), 플라즈마 디스플레이 패널(Plasma Display Panel: PDP), 전계방출표시장치(Field Emission Display: FED), 유기발광 표시장치(Organic Light Emitting Display Device) 등이 있다.

[0003] 유기발광 표시장치는 스스로 발광하는 자발광소자로서 응답속도가 빠르고 발광 효율, 휘도 및 시야각이 큰 장점이 있다. 또한, 플라스틱과 같은 유연한 기판 상에 소자를 형성할 수 있어 플렉서블한 표시장치를 구현할 수 있다.

[0004] 최근에는 대면적의 고 해상도 유기발광 표시장치가 요구됨에 따라 단일 패널에 다수의 서브 픽셀이 포함된다. 일반적으로, 적색(R), 녹색(G), 청색(B) 서브 픽셀 패터닝(patterning)을 위해 마스크를 이용하기 때문에, 대면적의 표시장치를 구현하기 위해서는 이와 대응되는 대면적의 미세 금속 마스크(Fine Metal Mask, FMM)가 필요하다. 다만, 대면적으로 갈수록 마스크가 처지는 현상이 발생하여, 발광층을 구성하는 유기 발광 물질이 제 위치

에 증착되지 않는 등의 다양한 불량이 야기되고 있다.

[0005] 진술한 마스크를 이용한 증착법의 문제점을 해결하기 위해, 간단하면서도 대면적에 유리한 용액 공정이 관심을 모으고 있다. 용액 공정은 잉크젯 프린팅이나 노즐 프린팅 등을 통해 마스크 없이 대면적 패턴이 가능하며, 재료 사용률이 10% 이하인 진공 증착에 비해 재료 사용률이 50 내지 80%정도로 매우 높다. 또한 진공증착 박막에 비해서 유리전이온도(glass transition temperature)가 높아 열안정성과 모폴로지(morphology) 특성이 우수하다.

[0006] 다만, 용액 공정에 의해, 발광층을 형성하는 경우, 서브 픽셀 내 두께 편차에 의한 두께 불균일이 발생하여, 표시 품질이 현저히 저하되는 문제가 발생하고 있다.

[0007] 또한, 동일한 색의 서브 픽셀들이 열 단위로 교번하여 배치되는 스트라이프(stripe) 방식의 서브 픽셀 구조의 경우, 서브 픽셀들 사이에 배치되는 बैं크(또는, 화소 정의막)에 의해 개구율이 현저히 저하될 수 있고, 고 해상도의 표현 능력이 저하될 수 있어 문제된다.

### 발명의 내용

#### 해결하려는 과제

[0008] 본 발명은 펜타일 방식의 서브 픽셀 구조에서, 신규한 बैं크 구조를 적용한 유기발광 표시장치를 제공하는 것을 목적으로 한다.

#### 과제의 해결 수단

[0009] 본 발명에 따른 유기발광 표시장치는 제1 서브 픽셀들, 제2 서브 픽셀들, 제3 서브 픽셀들, 제1 전극들, 제1 बैं크, 제2 बैं크를 포함한다. 제1 서브 픽셀들 및 제2 서브 픽셀들은, 기판 상에서, 서로 직교하는 제1 축 방향 및 제2 축 방향을 따라 교번하여 배열된다. 제3 서브 픽셀들은, 제1 서브 픽셀들 및 제2 서브 픽셀들에 대하여, 제1 축 방향 및 제2 축 방향과 사각(dutch angle)을 이루는 제3 축 방향에 배열된다. 제1 전극들은 제1 내지 제3 서브 픽셀들 각각에 할당된다. 제1 बैं크는 제1 전극들 상에서, 제1 전극들을 노출시키는 제1 개구부들을 갖는다. 제2 बैं크는 제1 बैं크 상에서, 제1 전극들을 노출시키는 제2 개구부들을 갖는다. 제2 개구부들은, 제1 및 제2 서브 픽셀들의 상기 제1 전극들을 각각 노출시키고, 복수의 상기 제3 서브 픽셀들의 상기 제1 전극들을 동시에 노출시킨다.

#### 발명의 효과

[0010] 본 발명은 용액 공정 시 발생할 수 있는 유기 발광층의 두께 편차를 방지할 수 있다. 이에 따라, 유기발광 표시장치의 표시 품질을 현저히 개선할 수 있는 이점을 갖는다.

[0011] 본 발명은, 용액 공정 시 특정 서브 픽셀 상에 이물 등이 잔류하더라도, 적하된 유기 발광 물질이 이물을 향하여 뭉치는 현상을 최소화할 수 있다. 이에 따라, 본 발명은 유기 발광층의 두께 편차에 의한 휘도 불균일 문제를 효과적으로 방지할 수 있는 이점을 갖는다.

#### 도면의 간단한 설명

[0012] 도 1은 용액 공정의 문제점을 설명하기 위한 도면이다.

도 2는 본 발명의 제1 실시예에 따른 유기발광 표시장치를 개략적으로 나타낸 평면도이다.

도 3은 제2 개구부 상에 형성된 유기 발광층을 개략적으로 도시한 평면도이다.

도 4는 도 2를 I-I'로 절취한 단면도이다.

도 5는 도 2를 II-II'로 절취한 단면도이다.

도 6은 도 2를 III-III'로 절취한 단면도이다.

도 7은 도 2를 IV-IV'로 절취한 단면도이다.

도 8은 컬러 별 사람 눈의 민감도(Human Eye Sensitivity)를 나타낸 도면이다.

도 9는 본 발명의 효과(얼룩 인지 수준)를 설명하기 위한 도면이다.

- 도 10은 이물 잔류 시, 문제점을 설명하기 위한 도면이다.
- 도 11은 도 2를 V-V'로 절취한 단면도이다.
- 도 12는 본 발명의 제2 실시예에 따른 유기발광 표시장치를 개략적으로 나타낸 평면도이다.
- 도 13은 제2 개구부 상에 형성된 유기 발광층을 개략적으로 도시한 평면도이다.
- 도 14는 도 12를 VI-VI'로 절취한 단면도이다.
- 도 15는 도 12를 VII-VII'로 절취한 단면도이다.
- 도 16은 본 발명의 제3 실시예에 따른 유기발광 표시장치를 개략적으로 나타낸 평면도이다.
- 도 17은 제2 개구부 상에 형성된 유기 발광층을 개략적으로 도시한 평면도이다.
- 도 18은 도 16을 VIII-VIII'로 절취한 단면도이다.
- 도 19는 도 16을 IX-IX'로 절취한 단면도이다.

**발명을 실시하기 위한 구체적인 내용**

- [0013] 이하, 첨부한 도면들을 참조하여, 본 발명의 바람직한 실시 예들을 설명한다. 명세서 전체에 걸쳐서 동일한 참조 번호들은 실질적으로 동일한 구성 요소들을 의미한다. 이하의 설명에서, 본 발명과 관련된 공지 기술 혹은 구성에 대한 구체적인 설명이 본 발명의 요지를 불필요하게 흐릴 수 있다고 판단되는 경우, 그 상세한 설명을 생략한다. 여러 실시예들을 설명함에 있어서, 동일한 구성요소에 대하여는 서두에서 대표적으로 설명하고 다른 실시예에서는 생략될 수 있다.
- [0014] 제1, 제2 등과 같이 서수를 포함하는 용어는 다양한 구성요소들을 설명하는데 사용될 수 있지만, 상기 구성요소들은 상기 용어들에 의해 한정되지는 않는다. 상기 용어들은 하나의 구성요소를 다른 구성요소로부터 구별하는 목적으로만 사용된다.
- [0015] 도 1은 용액 공정의 문제점을 설명하기 위한 도면이다.
- [0016] 도 1을 참조하면, 용액 공정을 이용하여 유기 발광 층을 형성하는 경우, 파일 업(pile up) 현상이 발생하여 유기발광 표시장치의 발광 특성을 저하시키는 문제점이 있다. 좀 더 구체적으로, 유기 발광 물질(1)은 잉크젯 장치(2) 등을 통해 बैं크(3)에 의해 구획된 제1 전극(30)(4) 상에 적하(drop)된다. 적하된 유기 발광 물질(1)은 경화되는 과정에서 경화 속도 차이에 의해 위치에 따른 두께 편차를 갖는다. 즉, बैं크와 접하는 에지부(5)는 두껍고, 중앙부(6)는 얇은 불균일한 유기 발광층(7)이 형성된다.
- [0017] 이와 같이, 유기 발광층(7)이 불균일하게 형성된 경우, 위치에 따른 휘도 편차가 발생하여 표시 품질이 저하되는 문제점이 발생할 수 있다. 또한, 유기 발광층(7) 내부의 전류 밀도 차이가 발생하여 소자의 수명이 저하되거나, 암점이 발생하여 공정 수율이 저하되는 문제점이 발생할 수 있다. 이를 고려할 때, 용액 공정을 이용하여 발광층을 형성함에 있어서, 파일 업 현상이 발생하는 영역을 최소한으로 줄일 필요가 있다.
- [0018] <제1 실시예>
- [0019] 도 2는 본 발명의 제1 실시예에 따른 유기발광 표시장치를 개략적으로 나타낸 평면도이다. 도 3은 제2 개구부 상에 형성된 유기 발광층을 개략적으로 도시한 평면도이다. 도 4는 도 2를 I-I'로 절취한 단면도이다. 도 5는 도 2를 II-II'로 절취한 단면도이다. 도 6은 도 2를 III-III'로 절취한 단면도이다. 도 7은 도 2를 IV-IV'로 절취한 단면도이다. 도 8은 컬러 별 사람 눈의 민감도(Human Eye Sensitivity)를 나타낸 도면이다. 도 9는 본 발명의 효과(일록 인지 수준)를 설명하기 위한 도면이다. 도 10은 이물 잔류 시, 문제점을 설명하기 위한 도면이다.
- [0020] 도 2 내지 도 7을 참조하면, 제1 실시예에 따른 유기발광 표시장치는 서브 픽셀(SP)들이 배열된 기관(10)을 포함한다. 기관(10)은 다양한 평면 형상을 가질 수 있다. 예를 들어, 도면에 도시된 바와 같이 장방형은 물론, 정방형, 원형, 타원형 등의 평면 형상을 모두 포함할 수 있다.
- [0021] 기관(10) 상에는, 회로 소자층(20) 및 회로 소자층(20)에 구비된 소자들에 의해 구동되는 유기발광 다이오드가 배치된다.
- [0022] 회로 소자층(20)은, 유기발광 다이오드에 구동 신호를 인가하기 위한 신호 라인 및 전극들이 배열될 수 있고,

신호 라인과 전극들은 필요에 따라 적어도 하나의 절연층을 사이에 두고 구분되어 배치될 수 있다. 유기발광 표시장치가 AM(Active Matrix) 방식으로 구현되는 경우, 회로 소자층(20)은 각 서브 픽셀(SP) 마다 할당되는 트랜지스터를 더 포함할 수 있다.

- [0023] 유기발광 다이오드는 제1 전극(30), 제2 전극(60), 및 제1 전극(30)과 제2 전극(60) 사이에 개재된 유기 발광층(50)을 포함한다. 제1 전극(30)은 애노드일 수 있고, 제2 전극(60)은 캐소드일 수 있다.
- [0024] 좀 더 구체적으로, 서브 픽셀(SP)들은 서로 교차하는 제1 축 방향(예를 들어, X축 방향) 및 제2 축 방향(예를 들어, Y축 방향)을 따라 배열될 수 있다.
- [0025] 예를 들어, 서브 픽셀(SP)들은 제1 색을 발광하는 제1 서브 픽셀(SP1), 제2 색을 발광하는 제2 서브 픽셀(SP2), 제3 색을 발광하는 제3 서브 픽셀(SP3)을 포함할 수 있다. 제1 서브 픽셀(SP1)과 제3 서브 픽셀(SP3)은 하나의 제1 픽셀을 구성할 수 있고, 제2 서브 픽셀(SP2)과 제3 서브 픽셀(SP3)은 제2 픽셀을 구성할 수 있다. 여기서, 제1 픽셀과 제2 픽셀은 제1 축 방향을 따라 교번하여 배열되고, 제2 축 방향을 따라 교번하여 배열될 수 있다. 또한, 제1 픽셀을 구성하는 제1 서브 픽셀(SP1)과 제3 서브 픽셀(SP3)은 제3 축 방향을 따라 배열될 수 있고, 제2 픽셀을 구성하는 제2 서브 픽셀(SP2)과 제3 서브 픽셀(SP3)은 제3 축 방향을 따라 배열될 수 있다. 제3 축 방향과 제1 축 방향이 이루는 각도, 및 제3 축 방향과 제2 축 방향이 이루는 각도는, 사각(dutch angle 또는, tilt angle)이다. 이러한 서브 픽셀 배열 방식은 펜타일(pentile) 방식이라 지칭될 수 있다.
- [0026] 달리 표현하면, 기 설정된 열에서, 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들은 제2 축 방향을 따라, 교번하여 배열될 수 있다. 기 설정된 열에서, 제3 서브 픽셀(SP3)들은 제2 축 방향을 따라 순차적으로 배열될 수 있다.
- [0027] 일 예로, 기수 번째 열(odd columns)은 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 교번하여 배열된 열일 수 있고, 우수 번째 열(even columns)은 제3 서브 픽셀(SP3)들이 순차적으로 배열된 열일 수 있다. 다른 예로, 도시하지는 않았으나, 우수 번째 열은 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 교번하여 배열된 열일 수 있고, 기수 번째 열은 제3 서브 픽셀(SP3)들이 순차적으로 배열된 열일 수 있다. 평면 상에서 바라볼 때, 제1 서브 픽셀(SP1), 제3 서브 픽셀(SP3), 제2 서브 픽셀(SP2)은 제2 축 방향을 따라 지그 재그 형태로 교번하여 배열될 수 있다.
- [0028] 이하에서는, 설명의 편의를 위해, 기수 번째 열에 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 배열되고, 우수 번째 열에 제3 서브 픽셀(SP3)들이 배열되는 경우를 예로 들어 설명한다. 제1 색은 청색이고, 제2 색은 적색이며, 제3 색은 녹색일 수 있으나, 이에 한정되는 것은 아니다.
- [0029] 서브 픽셀(SP)들에는, 유기발광 다이오드의 제1 전극(30)이 배치된다. 제1 전극(30)은 서브 픽셀(SP)들 각각에 하나씩 할당될 수 있다.
- [0030] 제1 전극(30) 상에는, बैं크(40)가 배치된다. बैं크(40)는 제1 बैं크(41), 및 제2 बैं크(43)를 포함한다.
- [0031] 제1 전극(30) 상에는, 제1 बैं크(41)가 위치한다. 제1 बैं크(41)는 제1 전극(30)의 적어도 일부를 노출시키는 제1 개구부(OA1)를 포함한다. 하나의 제1 개구부(OA1)는 하나의 제1 전극(30)을 노출시킨다. 따라서, 제1 개구부(OA1)의 수와 제1 전극(30)의 수는 서로 대응될 수 있다.
- [0032] 제1 बैं크(41)는, 유기 발광층(50)에 의해 덮일 수 있도록, 상대적으로 얇은 두께로 형성될 수 있다. 제1 बैं크(41)는 친수성 특성을 가질 수 있다. 일 예로, 제1 बैं크(41)는 산화실리콘(SiO<sub>2</sub>) 또는 질화실리콘(SiNx)과 같은 친수성의 무기 절연 물질로 형성될 수 있다.
- [0033] 도면에서는, 제1 개구부(OA1)가 대략 팔각형 형상을 갖는 경우를 예로 들어 도시하였으나, 이에 한정되는 것은 아니며, 원형, 타원형, 다각형 등 다양한 형상을 가질 수 있다. 또한, 제1 개구부(OA1)들이 모두 동일한 형상을 갖는 것으로 도시하였으나 이에 한정되는 것은 아니며, 적어도 어느 하나의 제1 개구부(OA1)는 다른 하나의 제1 개구부(OA1)와 상이한 형상을 가질 수 있다. 예를 들어, 제1 개구부(OA1)의 형상은, 유기발광 다이오드의 유기 발광층(50)을 형성하기 위한 유기 발광 물질의 수명 등을 고려하여 적절히 선택될 수 있다. 또한, 제1 개구부(OA1)의 면적은 도시된 바와 같이 모두 동일한 면적을 가질 수 있고, 서로 다른 면적을 가질 수도 있다. 예를 들어, 제1 개구부(OA1)의 면적은, 유기발광 다이오드의 유기 발광층(50)을 형성하기 위한 유기 발광 물질의 수명 등을 고려하여 적절히 선택될 수 있다. 제1 개구부(OA1)에 의해 노출된 제1 전극(30) 부분은, 발광 영역으로 정의될 수 있다.

- [0034] 제1 बैं크(41)가 형성된 기판(10) 상에는, 제2 बैं크(43)가 위치한다. 제2 बैं크(43)는 제1 전극(30)의 적어도 일부를 노출시키는 제2 개구부(OA2)를 포함한다.
- [0035] 기수 번째 열에 배치된 제2 개구부(OA2)들은, 제1 서브 픽셀(SP1)들의 제1 개구부(OA1)들과 제2 서브 픽셀(SP2)들의 제1 개구부(OA1)들을 각각 노출시킨다. 즉, 하나의 제2 개구부(OA2)는 하나의 제1 서브 픽셀(SP1)의 제1 개구부(OA1)를 노출시키거나, 제2 서브 픽셀(SP2)의 제1 개구부(OA1)를 노출시킨다. 따라서, 기수 번째 열에서, 제2 개구부(OA2)의 수와 제1 개구부(OA1)의 수는 서로 대응될 수 있다.
- [0036] 또는, 기수 번째 열에 배치된 제2 개구부(OA2)들은, 제1 서브 픽셀(SP1)들의 제1 전극(30)들과 제2 서브 픽셀(SP2)들의 제1 전극(30)들을 각각 노출시킨다. 즉, 하나의 제2 개구부(OA2)는 하나의 제1 서브 픽셀(SP1)의 제1 전극(30)을 노출시키거나, 제2 서브 픽셀(SP2)의 제1 전극(30)을 노출시킨다. 따라서, 기수 번째 열에서, 제2 개구부(OA2)의 수와 제1 전극(30)의 수는 서로 대응될 수 있다.
- [0037] 우수 번째 열에 배치된 제2 개구부(OA2)는, 제2 축 방향으로 연장되어, 복수 개의 제3 서브 픽셀(SP3)들의 제1 개구부(OA1)들을 노출시킨다. 즉, 적어도 하나의 제2 개구부(OA2)는 복수의 제3 서브 픽셀(SP3)의 제1 개구부(OA1)들을 동시에 노출시킬 수 있다. 따라서, 우수 번째 열에서, 제2 개구부(OA2)의 수와 제1 개구부(OA1)의 수는 서로 대응되지 않을 수 있다.
- [0038] 또는, 우수 번째 열에 배치된 제2 개구부(OA2)는, 제2 축 방향으로 연장되어, 복수 개의 제3 서브 픽셀(SP3)들의 제1 전극(30)들을 노출시킨다. 즉, 적어도 하나의 제2 개구부(OA2)는 복수의 제3 서브 픽셀(SP3)의 제1 전극(30)들을 동시에 노출시킬 수 있다. 따라서, 우수 번째 열에서, 제2 개구부(OA2)의 수와 제1 전극(30)의 수는 서로 대응되지 않을 수 있다.
- [0039] 제2 बैं크(43)는 소수성 특성을 가질 수 있다. 일 예로, 제2 बैं크(43)는 절연 물질 상에 소수성 특성의 물질이 코팅된 형태를 가질 수 있고, 소수성 물질이 함유된 절연 물질로 형성될 수 있다. 제2 बैं크(43)는 유기 물질로 이루어질 수 있다. 제2 बैं크(43)의 소수성 특성은, 유기 발광층(50)을 구성하는 유기 발광 물질이 발광 영역의 중앙부로 모이도록 밀어내는 기능을 할 수 있다. 또한, 제2 बैं크(43)는 서로 다른 색의 유기 발광 물질이 서로 혼합되는 것을 방지할 수 있도록, 해당 영역에 적하된 유기 발광 물질을 가두는 배리어(barrier)로써 기능할 수 있다.
- [0040] 제2 개구부(OA2)는 제1 개구부(OA1) 외측으로 이격되어 위치한다. 즉, 제1 बैं크(41)의 경계는 제2 बैं크(43)의 경계로부터 기 설정된 간격만큼 이격된다. 이에 따라, 제1 개구부(OA1)는 제2 개구부(OA2)에 의해 노출될 수 있다.
- [0041] 제2 बैं크(43)가 형성된 기판(10) 상에, 유기 발광층(50)이 위치한다. 유기 발광층(50)은, 대응되는 제2 개구부(OA2) 내에 배치된다. 서로 다른 색의 유기 발광 물질들은, 대응되는 제2 개구부(OA2)들 각각에 순차적으로 교번하여 적하될 수 있다.
- [0042] 기수 번째 열에 할당된 제2 개구부(OA2)들에는, 제1 유기 발광층(50-1) 및 제2 유기 발광층(50-2)이 배치된다. 즉, 기수 번째 열에서, 제1 서브 픽셀(SP1)에 할당된 제2 개구부(OA2)에는 제1 색을 발광하는 제1 유기 발광층(50-1)이 형성되고, 제2 서브 픽셀(SP2)에 할당된 제2 개구부(OA2)에는 제2 색을 발광하는 제2 유기 발광층(50-2)이 형성된다. 제1 유기 발광층(50-1)의 평면 형상은, 제1 유기 발광층(50-1)이 형성된 제2 개구부(OA2)의 평면 형상과 대응될 수 있다. 제2 유기 발광층(50-2)의 평면 형상은, 제2 유기 발광층(50-2)이 형성된 제2 개구부(OA2)의 평면 형상과 대응될 수 있다.
- [0043] 우수 번째 열에 할당된 제2 개구부(OA2)에는, 제3 유기 발광층(50-3)이 배치된다. 즉, 우수 번째 열에서, 제3 색을 발광하는 제3 유기 발광층(50-3)은 제2 개구부(OA2)의 연장 방향을 따라 형성되어, 복수의 제3 서브 픽셀(SP3)들의 제1 전극(30)들을 덮는다. 우수 번째 열에서, 하나의 제2 개구부(OA2)에 적하된 제3 색의 유기 발광 물질은, 제2 개구부(OA2)에 의해 노출된 복수의 제1 전극(30)들 및 제1 बैं크(41)들을 덮으며, 제1 बैं크(41) 및 제2 बैं크(43)에 의해 물리적으로 분리되지 않는다. 이는, 하나의 제2 개구부(OA2)와 대응되는 위치에 할당된 복수의 제3 서브 픽셀(SP3)들에서, 동일한 제3 색의 광이 방출됨을 의미한다. 제3 유기 발광층(50-3)의 평면 형상은, 제3 유기 발광층(50-3)이 형성된 제2 개구부(OA2)의 평면 형상과 대응될 수 있다.
- [0044] 제2 बैं크(43)는 이웃하는 제2 개구부(OA2)들 사이에 위치하여, 이웃하는 제2 개구부(OA2)들에 각각 적하된 서로 다른 색의 유기 발광 물질들이 서로 혼합되지 않도록 한다. 즉, 서로 다른 제2 개구부(OA2)들에 각각 적하된 서로 다른 색의 유기 발광 물질들은, 제2 बैं크(43)에 의해 물리적으로 분리된다.

- [0045] 즉, 기수 번째 열에서, 이웃하는 제1 서브 픽셀(SP1)의 제1 전극(30)과 제2 서브 픽셀(SP2)의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에 의해, 제1 유기 발광층(50-1)과 제2 유기 발광층(50-2)은, 물리적으로 분리된다.
- [0046] 기수 번째 열에 배치된 제1 서브 픽셀(SP1)들의 제1 전극(30)과 우수 번째 열에 배치된 제3 서브 픽셀(SP3)들의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에 의해, 제1 유기 발광층(50-1)과 제3 유기 발광층(50-3)은, 물리적으로 분리된다. 기수 번째 열에 배치된 제2 서브 픽셀(SP2)들의 제1 전극(30)과 우수 번째 열에 배치된 제3 서브 픽셀(SP3)들의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에 의해, 제2 유기 발광층(50-2)과 제3 유기 발광층(50-3)은, 물리적으로 분리된다.
- [0047] 용액 공정 시 유기 발광층(50)을 형성하기 위해 이용되는 유기 발광 물질은, 제1 전극(30)의 적어도 일부, 제1 बैं크(41)의 일부, 및 제2 बैं크(43)의 일부를 덮도록 적하된다. 제1 बैं크(41)는, 제1 전극(30)의 소수성 특성에 의한 습윤성(wettability) 불량을 방지하기 위해 구비된 친수 성분의 얇은 막으로, 친수성인 유기 발광 물질을 잘 퍼지게 할 수 있다. 제2 बैं크(43)는 소수 성분의 두꺼운 막으로, 친수성인 유기 발광 물질을 중앙부로 밀어 낼 수 있도록 한다. 제1 बैं크(41)와 제2 बैं크(43)의 조합 구조에 의해, 유기 발광층(50)은 발광 영역 상에서 상대적으로 균일한 두께로 형성될 수 있다.
- [0048] 또한, 제2 개구부(OA2)들이 각각 하나의 제1 전극(30)을 노출하는 경우, 용액 공정 시 설비 편차에 따라, 제2 개구부(OA2)들 각각에 적하된 유기 발광 물질의 두께가 상이할 수 있다. 상기 설비 편차는, 잉크젯 장비의 노즐들 간 토출량 편차를 의미할 수 있다. 즉, 제2 개구부(OA2)들 상에 유기 발광 물질을 적하하기 위해 이용되는 노즐들 각각은, 토출량이 일정하지 못할 수 있다. 이 경우, 하나의 서브 픽셀(SP) 당 하나씩 할당되는 노즐들을 통해, 서브 픽셀(SP)들 각각에 적하된 유기 발광 물질의 두께는, 위치에 따라 상이할 수 있다. 두께 편차는 얼룩 불량으로 사용자에게 인지되어 표시 품질을 현저히 저하시키는 바 문제된다.
- [0049] 본 발명은, 하나의 제2 개구부(OA2) 내에, 복수 개의 제3 서브 픽셀(SP3)들이 할당될 수 있고, 제3 서브 픽셀(SP3)들의 개수에 대응한 복수 개의 노즐이 할당될 수 있기 때문에, 노즐들 간 토출량 편차가 보상되어 제2 개구부(OA2)들에 적하된 제3 색을 발광하는 유기 발광 물질들 간 두께가 균일해 질 수 있다.
- [0050] 특히, 본 발명은, 사람 눈의 민감도(Human Eye Sensitivity)를 고려하여, 제3 서브 픽셀(SP3)이 발광하는 제3 색을 설정할 수 있다. 즉, 제3 색은 녹색일 수 있다. 도 8을 참조하면, 녹색의 민감도가 적색, 청색 대비 대략 10배 이상의 수준인 것을 알 수 있다. 따라서, 본 발명은 두께 편차에 따른 얼룩 불량이 강하게 시인되는 녹색을 제3 서브 픽셀(SP3)에 할당함으로써, 사용자에게 인지되는 얼룩 불량을 최소화할 수 있다.
- [0051] 도 9는 제3 서브 픽셀(SP3)이 녹색 서브 픽셀로 할당된 경우의 실험 결과를 나타낸 것으로, 도 9의 (a)는 하나의 제2 개구부(OA2)가 하나의 제1 전극(30)을 노출하는 경우 얼룩 인지 수준을 나타내며, 도 9의 (b)는 하나의 제2 개구부(OA2)가 복수의 제1 전극(30)을 노출하는 경우 얼룩 불량 인지 수준을 나타낸다. 본 발명의 바람직한 실시예를 보여주는 도 9(b)에서, 얼룩 불량이 현저히 개선됨을 알 수 있다.
- [0052] 용액 공정을 통한 유기 발광 물질 도포 시에 특정 서브 픽셀(SP) 상에는 이물이 잔류할 수 있다. 예를 들어, 도 10을 참조하면, 하나의 제2 개구부(OA)에 할당된 복수의 제3 서브 픽셀(SP3)들 중 어느 하나의 제1 전극(30) 상에는 이물이 잔류할 수 있다. 이 경우, 유기 발광 물질은, 복수의 제3 서브 픽셀(SP3)들의 제1 전극(30)들을 동시에 노출하는 제2 개구부(OA2) 내에서, 균일하게 퍼지지 못하고, 이물을 향하여 뭉칠 수 있다. 이 경우, 형성된 제3 유기 발광층(50-3)이 위치에 따라 두께 편차를 갖기 때문에, 휘도 불균일이 발생하여 유기발광 표시장치의 표시 품질이 현저히 저하될 수 있다.
- [0053] 이를 방지하기 위해, 복수의 제3 서브 픽셀(SP3)들의 제1 전극(30)들을 동시에 노출하는 제2 개구부(OA2)는, 상대적으로 좁은 폭을 갖는 연결 부분(130)을 더 포함할 수 있다. 연결 부분(130)은, 기 설정된 영역에서, 이웃하는 제3 서브 픽셀(SP3)들 사이에 배치될 수 있다. 또는, 연결 부분(130)은, 기 설정된 영역에서, 이웃하는 제3 서브 픽셀들의 제1 전극(30)들 사이에 배치될 수 있다.
- [0054] 예를 들어, 제3 서브 픽셀(SP3)들의 제1 전극(30)들은 하나의 제2 개구부(OA2)를 통해 동시에 노출되는 제1-1 전극(30-1) 및 제1-2 전극(30-2)을 포함할 수 있다. 이때, 제2 개구부(OA2)는 제1-1 전극(30-1)을 노출하는 제1 부분(110)과, 제1-2 전극(30-2)을 노출하는 제2 부분(120), 및 제1 부분(110)과 제2 부분(120)을 연결하는 연결 부분(130)을 포함한다. 연결 부분(130)은 제1 부분(110)의 폭과 제2 부분(120)의 폭 대비 좁은 폭을 갖는다.

- [0055] 연결 부분(130)은 제1 부분(110) 및 제2 부분(120) 대비 좁은 폭을 갖도록 마련되어, 제2 개구부(OA2) 내에 적하된 유기 발광 물질의 흐름을 제어할 수 있다. 즉, 본 발명은, 복수의 제1 전극(30)들을 노출하는 제2 개구부(OA2)를 형성함으로써 제2 개구부(OA2)에 적하된 유기 발광 물질이 복수의 제1 전극(30)들 상에서 유동할 수 있도록 하면서도, 연결 부분(130)을 형성함으로써 특정 영역을 향한 유기 발광 물질의 과도한 흐름을 제한할 수 있다.
- [0056] 본 발명은, 용액 공정 시 특정 제3 서브 픽셀(SP3) 상에 이물 등이 잔류하더라도, 제2 개구부(OA2) 내에 적하된 유기 발광 물질이 이물을 향하여 뭉치는 현상을 최소화할 수 있다. 이에 따라, 본 발명은 제3 유기 발광층(50-3)의 두께 편차에 의한 휘도 불균일 문제를 효과적으로 방지할 수 있는 이점을 갖는다.
- [0057] 연결 부분(130)은, 기 설정된 영역에서, 제1 축 방향으로 이웃하는 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2) 사이를 가로지를 수 있다. 또는, 연결 부분(130)은, 기 설정된 영역에서, 제1 축 방향으로 이웃하는 제1 서브 픽셀(SP1)의 제1 전극(30)과 제2 서브 픽셀(SP2)의 제1 전극(30) 사이를 가로지를 수 있다. 따라서, 연결 부분(130)은 제1 서브 픽셀(SP1) 및 제2 서브 픽셀(SP2)이 배치되는 행에 배치될 수 있다.
- [0058] 본 발명에서는, 상대적으로 좁은 폭을 갖는 연결 부분(130)을 포함함으로써, 연결 부분(130)을 사이에 두고 제1 축 방향으로 이웃하는 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2)의 이격 간격을 줄일 수 있다. 이는, 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2)을 좀 더 조밀하게 배치할 수 있기 때문에, 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2)의 면적을 상대적으로 크게 설정할 수 있어, 개구율을 개선할 수 있음을 의미한다.
- [0059] 도 11은 도 2를 V-V'로 절취한 단면도이다.
- [0060] 도 11을 참조하면, 기관(10) 상에는, 회로 소자층(20) 및 회로 소자층(20) 상에 배치된 유기발광 다이오드가 배치된다. 회로 소자층(20)은 유기발광 다이오드와 전기적으로 연결되는 트랜지스터(21)를 포함할 수 있다. 일 예로, 기관(10) 상에 광차단층(22)이 위치한다. 광차단층(22)은 외부의 광이 입사되는 것을 차단하여 트랜지스터에서 광전류가 발생하는 것을 방지하는 역할을 한다. 광차단층(22) 상에 버퍼층(23)이 위치한다. 버퍼층(23)은 광차단층(22)에서 유출되는 알칼리 이온 등과 같은 불순물로부터 후속 공정에서 형성되는 트랜지스터를 보호하는 역할을 한다. 버퍼층(23)은 실리콘 산화물(SiO<sub>x</sub>), 실리콘 질화물(SiN<sub>x</sub>) 또는 이들의 다중층일 수 있다.
- [0061] 버퍼층(23) 상에 트랜지스터(21)의 반도체층(212)이 위치하고 이와 이격되어 커패시터 하부전극(24)이 위치한다. 반도체층(212)과 커패시터 하부전극(24)은 실리콘 반도체나 산화물 반도체로 이루어질 수 있다. 실리콘 반도체는 비정질 실리콘 또는 결정화된 다결정 실리콘을 포함할 수 있다. 반도체층(212)은 p형 또는 n형의 불순물을 포함하는 드레인 영역 및 소스 영역을 포함하고 이들 사이에 채널을 포함한다. 커패시터 하부전극(24)도 불순물이 도핑되어 도체화될 수 있다.
- [0062] 반도체층(212)과 커패시터 하부전극(24) 상에 게이트 절연막(25)이 위치한다. 게이트 절연막(25)은 실리콘 산화물(SiO<sub>x</sub>), 실리콘 질화물(SiN<sub>x</sub>) 또는 이들의 다중층일 수 있다. 게이트 절연막(25) 상에 상기 반도체층(212)의 일정 영역, 즉 불순물이 주입되었을 경우의 채널과 대응되는 위치에 게이트 전극(211)이 위치한다. 게이트 전극(211)은 몰리브덴(Mo), 알루미늄(Al), 크롬(Cr), 금(Au), 티타늄(Ti), 니켈(Ni), 네오디뮴(Nd) 및 구리(Cu)로 이루어진 군에서 선택된 어느 하나 또는 이들의 합금으로 형성된다. 또한, 게이트 전극(211)은 몰리브덴(Mo), 알루미늄(Al), 크롬(Cr), 금(Au), 티타늄(Ti), 니켈(Ni), 네오디뮴(Nd) 및 구리(Cu)로 이루어진 군에서 선택된 어느 하나 또는 이들의 합금으로 이루어진 다중층일 수 있다. 예를 들면, 게이트 전극(211)은 몰리브덴/알루미늄-네오디뮴 또는 몰리브덴/알루미늄의 2중층일 수 있다.
- [0063] 게이트 전극(211) 상에 게이트 전극(211)을 절연시키는 층간 절연막(26)이 위치한다. 층간 절연막(26)은 실리콘 산화막(SiO<sub>x</sub>), 실리콘 질화막(SiN<sub>x</sub>) 또는 이들의 다중층일 수 있다. 층간 절연막(26) 상에 소스 전극(213) 및 드레인 전극(214)이 위치한다. 소스 전극(213) 및 드레인 전극(214)은 반도체층(212)의 소스 영역을 노출하는 콘택홀을 통해 반도체층(212)에 연결된다. 소스 전극(213) 및 드레인 전극(214)은 단일층 또는 다중층으로 이루어질 수 있으며, 상기 소스 전극(213) 및 드레인 전극(214)이 단일층일 경우에는 몰리브덴(Mo), 알루미늄(Al), 크롬(Cr), 금(Au), 티타늄(Ti), 니켈(Ni), 네오디뮴(Nd) 및 구리(Cu)로 이루어진 군에서 선택된 어느 하나 또는 이들의 합금으로 이루어질 수 있다. 또한, 상기 소스 전극(213) 및 드레인 전극(214)이 다중층일 경우에는 몰리브덴/알루미늄-네오디뮴의 2중층, 티타늄/알루미늄/티타늄, 몰리브덴/알루미늄/몰리브덴 또는 몰리브덴/알루미늄-네오디뮴/몰리브덴의 3중층으로 이루어질 수 있다. 따라서, 반도체층(212), 게이트 전극(211), 소스 전극(213) 및 드레인 전극(214)을 포함하는 트랜지스터(21)가 구성된다. 또한, 커패시터 하부전극(24)은 드레인 전극(214)이 커패시터 상부전극으로 작용하여 커패시터(Cst)를 구성한다.

- [0064] 트랜지스터(21) 및 커패시터(Cst)를 포함하는 기판(10) 상에 패시베이션막(27)이 위치한다. 패시베이션막(27)은 하부의 소자를 보호하는 절연막으로, 실리콘 산화막(SiO<sub>x</sub>), 실리콘 질화막(SiN<sub>x</sub>) 또는 이들의 다중층일 수 있다. 패시베이션막(27) 상에 오버코트층(28)이 위치한다. 오버코트층(28)은 하부 구조의 단차를 완화시키기 위한 평탄화막일 수 있으며, 폴리이미드(polyimide), 벤조사이클로부텐계 수지(benzocyclobutene series resin), 아크릴레이트(acrylate) 등의 유기물로 이루어진다. 오버코트층(28)의 일부 영역에는 패시베이션막(27)을 노출하여 소스 전극(213)을 노출시키는 서브 픽셀 콘택홀(29)이 위치한다.
- [0065] 오버코트층(28) 상에는 유기발광 다이오드가 형성된다. 유기발광 다이오드는 트랜지스터에 연결된 제1 전극(30), 제1 전극(30)과 대향하는 제2 전극(60), 및 제1 전극(30)과 제2 전극(60) 사이에 개재된 유기 발광층(50)을 포함한다. 제1 전극(30)은 애노드 전극일 수 있고, 제2 전극(60)은 캐소드 전극일 수 있다.
- [0066] 제1 전극(30)은 오버코트층(28) 상에 위치하여, 오버코트층(28)을 관통하는 서브 픽셀 콘택홀(29)을 통해 트랜지스터의 소스 전극(213)에 연결될 수 있다. 제1 전극(30)은 서브 픽셀 당 하나씩 할당될 수 있으나, 이에 한정되는 것은 아니다. 제1 전극(30)은, 채택된 발광 방식에 대응하여, ITO(Indium Tin Oxide), IZO(Indium Zinc Oxide) 또는 ZnO(Zinc Oxide) 등의 투명도전물질로 이루어져 투과 전극으로 기능할 수 있고, 반사층을 포함하여 반사 전극으로 기능할 수 있다. 반사층은 알루미늄(Al), 구리(Cu), 은(Ag), 니켈(Ni) 또는 이들의 합금으로 이루어질 수 있으며, 바람직하게는 APC(은/팔라듐/구리 합금)으로 이루어질 수 있다.
- [0067] 제1 전극(30)가 형성된 기판(10) 상에는 बैं크(40)가 배치된다. बैं크(40)는 제1 बैं크(41) 및 제2 बैं크(43)를 포함한다. 제1 बैं크(41) 및 제2 बैं크(43)은 각각 제1 전극(30)(E1)의 대부분을 노출하는 개구부를 포함한다.
- [0068] बैं크(40)가 형성된 기판(10) 상에는 유기 발광층(50)이 배치된다. 유기 발광층(50)은 발광층(Emission layer, EML)을 포함하고, 정공주입층(Hole injection layer, HIL), 정공수송층(Hole transport layer, HTL), 전자수송층(Electron transport layer, ETL) 및 전자주입층(Electron injection layer, EIL) 중 어느 하나 이상을 더 포함할 수 있다. बैं크(40)는 제1 बैं크(41) 및 제2 बैं크(43)를 포함한다.
- [0069] 제2 बैं크(43)는 복수의 제1 전극(30)들을 노출하는 제2 개구부(OA2)를 포함한다. 제2 개구부(OA2)는, 서로 다른 열에 배열된 제1-1 전극(30-1)과 제1-2 전극(30-2)을 각각 노출하는 제1 부분(110) 및 제2 부분(120)을 포함하고, 제1 부분(110)과 제2 부분(120)을 연결하는 연결 부분(130)을 포함한다.
- [0070] 제1 부분(110) 및 제2 부분(120)에 대응되는 영역에는, 해당 서브 픽셀에 할당된 트랜지스터(21)들이 배치될 수 있다. 연결 부분(130)에는 트랜지스터(21)에 연결되어 해당 서브 픽셀에 구동 신호를 인가하기 위한 신호 라인들(300)이 배치될 수 있다. 신호 라인들(300)은 서브 픽셀에 게이트 신호를 인가하기 위한 게이트 라인, 데이터 신호를 인가하기 위한 데이터 라인, 고전위 전원을 인가하기 위한 고전위 전원 라인, 저전위 전원을 인가하기 위한 저전위 전원 라인들을 포함할 수 있다. 필요에 따라서, 서브 픽셀에 보상 회로가 적용되는 경우, 신호 라인들(300)은 서브 픽셀의 전기적 특성을 센싱하기 위한 센싱 라인을 더 포함할 수 있다.
- [0071] 이러한 신호 라인들(300)은 연결 부분(130)에 배치되어, 제1 부분(110)과 제2 부분(120) 사이를 가로지르며 연장될 수 있다. 또한, 신호 라인들(300)은 연결 부분(130)과 대응되는 영역에서, 적어도 하나 이상의 절연층(23, 26, 27, 28)을 사이에 두고, 서로 다른 층에 형성될 수 있다. 예를 들어, 게이트 라인은 게이트 전극(211)과 동일층에 배치될 수 있다. 데이터 라인, 고전위 전원 라인, 저전위 전원 라인은 소스/드레인 전극(213, 214)과 동일층에 배치될 수 있다. 센싱 라인은 소스/드레인 전극(213, 214)과 동일층에 배치되거나, 광차단층(22)과 동일층에 배치될 수 있다. 필요에 따라서, 신호 라인들(300) 중 어느 하나는 서로 다른 층에 배치된 복수 개의 라인으로 구분될 수 있고, 구분된 복수 개의 라인들은 이들 사이에 배치된 절연층을 관통하는 콘택홀들을 통해 전기적으로 연결될 수 있다.
- [0072] 제2 전극(60)은 유기 발광층(50) 상에 배치된다. 제2 전극(60)은 기판(10)의 전면에 넓게 형성될 수 있다. 제2 전극(60)은, 채택된 발광 방식에 대응하여, 투과 전극 또는 반사 전극으로 기능할 수 있다. 제2 전극(60)이 투과 전극인 경우, 제2 전극(60)은, ITO(Indium Tin Oxide) IZO(Indium Zinc Oxide)와 같은 투명 도전물질로 형성될 수 있고, 광이 투과될 수 있을 정도로 얇은 두께를 갖는 마그네슘(Mg), 칼슘(Ca), 알루미늄(Al), 은(Ag) 또는 이들의 합금으로 이루어질 수 있다. 도 11에 도시된 구조는 당해 서브 픽셀 뿐만 아니라 다른 서브 픽셀에도 동일하게 적용될 수 있다.
- [0073] <제2 실시예>
- [0074] 도 12는 본 발명의 제2 실시예에 따른 유기발광 표시장치를 개략적으로 나타낸 평면도이다. 도 13은 제2 개구

부 상에 형성된 유기 발광층을 개략적으로 도시한 평면도이다. 도 14는 도 12를 VI-VI'로 절취한 단면도이다. 도 15는 도 12를 VII-VII'로 절취한 단면도이다.

- [0075] 도 12 내지 도 15를 참조하면, 제2 실시예에 따른 유기발광 표시장치는 서브 픽셀(SP)들이 배열된 기관(10)을 포함한다. 기관(10)은 다양한 평면 형상을 가질 수 있다. 예를 들어, 도면에 도시된 바와 같이 장방형은 물론, 정방형, 원형, 타원형 등의 평면 형상을 모두 포함할 수 있다.
- [0076] 기관(10) 상에는, 회로 소자층(20) 및 회로 소자층(20)에 구비된 소자들에 의해 구동되는 유기발광 다이오드가 배치된다.
- [0077] 회로 소자층(20)은, 유기발광 다이오드에 구동 신호를 인가하기 위한 신호 라인 및 전극들이 배열될 수 있고, 신호 라인과 전극들은 필요에 따라 적어도 하나의 절연층을 사이에 두고 구분되어 배치될 수 있다. 유기발광 표시장치가 AM(Active Matrix) 방식으로 구현되는 경우, 회로 소자층(20)은 각 서브 픽셀(SP) 마다 할당되는 트랜지스터를 더 포함할 수 있다.
- [0078] 유기발광 다이오드는 제1 전극(30), 제2 전극(60), 및 제1 전극(30)과 제2 전극(60) 사이에 개재된 유기 발광층(50)을 포함한다. 제1 전극(30)은 애노드일 수 있고, 제2 전극(60)은 캐소드일 수 있다.
- [0079] 좀 더 구체적으로, 서브 픽셀(SP)들은 서로 교차하는 제1 축 방향(예를 들어, X축 방향) 및 제2 축 방향(예를 들어, Y축 방향)을 따라 배열될 수 있다.
- [0080] 예를 들어, 서브 픽셀(SP)들은 제1 색을 발광하는 제1 서브 픽셀(SP1), 제2 색을 발광하는 제2 서브 픽셀(SP2), 제3 색을 발광하는 제3 서브 픽셀(SP3)을 포함할 수 있다. 제1 서브 픽셀(SP1)과 제3 서브 픽셀(SP3)은 하나의 제1 픽셀을 구성할 수 있고, 제2 서브 픽셀(SP2)과 제3 서브 픽셀(SP3)은 제2 픽셀을 구성할 수 있다. 여기서, 제1 픽셀과 제2 픽셀은 제1 축 방향을 따라 교번하여 배열되고, 제2 축 방향을 따라 교번하여 배열될 수 있다. 또한, 제1 픽셀을 구성하는 제1 서브 픽셀(SP1)과 제3 서브 픽셀(SP3)은 제3 축 방향을 따라 배열될 수 있고, 제2 픽셀을 구성하는 제2 서브 픽셀(SP2)과 제3 서브 픽셀(SP3)은 제3 축 방향을 따라 배열될 수 있다. 제3 축 방향과 제1 축 방향이 이루는 각도, 및 제3 축 방향과 제2 축 방향이 이루는 각도는, 사각(dutch angle 또는, tilt angle)이다. 이러한 서브 픽셀 배열 방식은 펜타일(pentile) 방식이라 지칭될 수 있다.
- [0081] 달리 표현하면, 기 설정된 행에서, 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들은 제1 축 방향을 따라, 교번하여 배열될 수 있다. 기 설정된 행에서, 제3 서브 픽셀(SP3)들은 제1 축 방향을 따라 순차적으로 배열될 수 있다.
- [0082] 일 예로, 기수 번째 행(odd rows)은 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 교번하여 배열된 행일 수 있고, 우수 번째 행(even rows)은 제3 서브 픽셀(SP3)들이 순차적으로 배열된 행일 수 있다. 다른 예로, 도시하지는 않았으나, 우수 번째 행은 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 교번하여 배열된 행일 수 있고, 기수 번째 행은 제3 서브 픽셀(SP3)들이 순차적으로 배열된 행일 수 있다. 평면 상에서 바라볼 때, 제1 서브 픽셀(SP1), 제3 서브 픽셀(SP3), 제2 서브 픽셀(SP2)은 제2 축 방향을 따라 지그 재그 형태로 교번하여 배열될 수 있다.
- [0083] 이하에서는, 설명의 편의를 위해, 기수 번째 행에 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 배열되고, 우수 번째 행에 제3 서브 픽셀(SP3)들이 배열되는 경우를 예로 들어 설명한다. 제1 색은 청색이고, 제2 색은 적색이며, 제3 색은 녹색일 수 있으나, 이에 한정되는 것은 아니다.
- [0084] 서브 픽셀(SP)들에는, 유기발광 다이오드의 제1 전극(30)이 배치된다. 제1 전극(30)은 서브 픽셀(SP)들 각각에 하나씩 할당될 수 있다.
- [0085] 제1 전극(30) 상에는, बैं크(40)가 배치된다. बैं크(40)는 제1 बैं크(41), 및 제2 बैं크(43)를 포함한다.
- [0086] 제1 전극(30) 상에는, 제1 बैं크(41)가 위치한다. 제1 बैं크(41)는 제1 전극(30)의 적어도 일부를 노출시키는 제1 개구부(OA1)를 포함한다. 하나의 제1 개구부(OA1)는 하나의 제1 전극(30)을 노출시킨다. 따라서, 제1 개구부(OA1)의 수와 제1 전극(30)의 수는 서로 대응될 수 있다.
- [0087] 제1 बैं크(41)는, 유기 발광층(50)에 의해 덮일 수 있도록, 상대적으로 얇은 두께로 형성될 수 있다. 제1 बैं크(41)는 친수성 특성을 가질 수 있다. 일 예로, 제1 बैं크(41)는 산화실리콘(SiO<sub>2</sub>) 또는 질화실리콘(SiNx)과 같은 친수성의 무기 절연 물질로 형성될 수 있다.
- [0088] 도면에서는, 제1 개구부(OA1)가 대략 팔각형 형상을 갖는 경우를 예로 들어 도시하였으나, 이에 한정되는 것은

아니며, 원형, 타원형, 다각형 등 다양한 형상을 가질 수 있다. 또한, 제1 개구부(OA1)들이 모두 동일한 형상을 갖는 것으로 도시하였으나 이에 한정되는 것은 아니며, 적어도 어느 하나의 제1 개구부(OA1)는 다른 하나의 제1 개구부(OA1)와 상이한 형상을 가질 수 있다. 예를 들어, 제1 개구부(OA1)의 형상은, 유기발광 다이오드의 유기 발광층(50)을 형성하기 위한 유기 발광 물질의 수명 등을 고려하여 적절히 선택될 수 있다. 또한, 제1 개구부(OA1)의 면적은 도시된 바와 같이 모두 동일한 면적을 가질 수 있고, 서로 다른 면적을 가질 수도 있다. 예를 들어, 제1 개구부(OA1)의 면적은, 유기발광 다이오드의 유기 발광층(50)을 형성하기 위한 유기 발광 물질의 수명 등을 고려하여 적절히 선택될 수 있다. 제1 개구부(OA1)에 의해 노출된 제1 전극(30) 부분은, 발광 영역으로 정의될 수 있다.

- [0089] 제1 बैं크(41)가 형성된 기판(10) 상에는, 제2 बैं크(43)가 위치한다. 제2 बैं크(43)는 제1 전극(30)의 적어도 일부를 노출시키는 제2 개구부(OA2)를 포함한다.
- [0090] 기수 번째 행에 배치된 제2 개구부(OA2)들은, 제1 서브 픽셀(SP1)들의 제1 개구부(OA1)들과 제2 서브 픽셀(SP2)들의 제1 개구부(OA1)들을 각각 노출시킨다. 즉, 하나의 제2 개구부(OA2)는 하나의 제1 서브 픽셀(SP1)의 제1 개구부(OA1)를 노출시키거나, 제2 서브 픽셀(SP2)의 제1 개구부(OA1)를 노출시킨다. 따라서, 기수 번째 행에서, 제2 개구부(OA2)의 수와 제1 개구부(OA1)의 수는 서로 대응될 수 있다.
- [0091] 또는, 기수 번째 행에 배치된 제2 개구부(OA2)들은, 제1 서브 픽셀(SP1)들의 제1 전극(30)들과 제2 서브 픽셀(SP2)들의 제1 전극(30)들을 각각 노출시킨다. 즉, 하나의 제2 개구부(OA2)는 하나의 제1 서브 픽셀(SP1)의 제1 전극(30)을 노출시키거나, 제2 서브 픽셀(SP2)의 제1 전극(30)을 노출시킨다. 따라서, 기수 번째 행에서, 제2 개구부(OA2)의 수와 제1 전극(30)의 수는 서로 대응될 수 있다.
- [0092] 우수 번째 행에 배치된 제2 개구부(OA2)는, 제1 축 방향으로 연장되어, 복수 개의 제3 서브 픽셀(SP3)들의 제1 개구부(OA1)들을 노출시킨다. 즉, 적어도 하나의 제2 개구부(OA2)는 복수의 제3 서브 픽셀(SP3)의 제1 개구부(OA1)들을 동시에 노출시킬 수 있다. 따라서, 우수 번째 행에서, 제2 개구부(OA2)의 수와 제1 개구부(OA1)의 수는 서로 대응되지 않을 수 있다.
- [0093] 또는, 우수 번째 행에 배치된 제2 개구부(OA2)는, 제1 축 방향으로 연장되어, 복수 개의 제3 서브 픽셀(SP3)들의 제1 전극(30)들을 노출시킨다. 즉, 적어도 하나의 제2 개구부(OA2)는 복수의 제3 서브 픽셀(SP3)의 제1 전극(30)들을 동시에 노출시킬 수 있다. 따라서, 우수 번째 행에서, 제2 개구부(OA2)의 수와 제1 전극(30)의 수는 서로 대응되지 않을 수 있다.
- [0094] 제2 बैं크(43)는 소수성 특성을 가질 수 있다. 일 예로, 제2 बैं크(43)는 절연 물질 상에 소수성 특성의 물질이 코팅된 형태를 가질 수 있고, 소수성 물질이 함유된 절연 물질로 형성될 수 있다. 제2 बैं크(43)는 유기 물질로 이루어질 수 있다. 제2 बैं크(43)의 소수성 특성은, 유기 발광층(50)을 구성하는 유기 발광 물질이 발광 영역의 중앙부로 모이도록 밀어내는 기능을 할 수 있다. 또한, 제2 बैं크(43)는 서로 다른 색의 유기 발광 물질이 서로 혼합되는 것을 방지할 수 있도록, 해당 영역에 적하된 유기 발광 물질을 가두는 배리어(barrier)로써 기능할 수 있다.
- [0095] 제2 개구부(OA2)는 제1 개구부(OA1) 외측으로 이격되어 위치한다. 즉, 제1 बैं크(41)의 경계는 제2 बैं크(43)의 경계로부터 기 설정된 간격만큼 이격된다. 이에 따라, 제1 개구부(OA1)는 제2 개구부(OA2)에 의해 노출될 수 있다.
- [0096] 제2 बैं크(43)가 형성된 기판(10) 상에, 유기 발광층(50)이 위치한다. 유기 발광층(50)은, 대응되는 제2 개구부(OA2) 내에 배치된다. 서로 다른 색의 유기 발광 물질들은, 대응되는 제2 개구부(OA2)들 각각에 순차적으로 교번하여 적하될 수 있다.
- [0097] 기수 번째 행에 할당된 제2 개구부(OA2)들에는, 제1 유기 발광층(50-1) 및 제2 유기 발광층(50-2)이 배치된다. 즉, 기수 번째 행에서, 제1 서브 픽셀(SP1)에 할당된 제2 개구부(OA2)에는 제1 색을 발광하는 제1 유기 발광층(50-1)이 형성되고, 제2 서브 픽셀(SP2)에 할당된 제2 개구부(OA2)에는 제2 색을 발광하는 제2 유기 발광층(50-2)이 형성된다. 제1 유기 발광층(50-1)의 평면 형상은, 제1 유기 발광층(50-1)이 형성된 제2 개구부(OA2)의 평면 형상과 대응될 수 있다. 제2 유기 발광층(50-2)의 평면 형상은, 제2 유기 발광층(50-2)이 형성된 제2 개구부(OA2)의 평면 형상과 대응될 수 있다.
- [0098] 우수 번째 행에 할당된 제2 개구부(OA2)에는, 제3 유기 발광층(50-3)이 배치된다. 즉, 우수 번째 행에서, 제3 색을 발광하는 제3 유기 발광층(50-3)은 제2 개구부(OA2)의 연장 방향을 따라 형성되어, 복수의 제3 서브 픽셀(SP3)들의 제1 전극(30)들을 덮는다. 우수 번째 행에서, 하나의 제2 개구부(OA2)에 적하된 제3 색의 유기 발광

물질은, 제2 개구부(OA2)에 의해 노출된 복수의 제1 전극(30)들 및 제1 बैं크(41)들을 덮으며, 제1 बैं크(41) 및 제2 बैं크(43)에 의해 물리적으로 분리되지 않는다. 이는, 하나의 제2 개구부(OA2)와 대응되는 위치에 할당된 복수의 제3 서브 픽셀(SP3)들에서, 동일한 제3 색의 광이 방출됨을 의미한다. 제3 유기 발광층(50-3)의 평면 형상은, 제3 유기 발광층(50-3)이 형성된 제2 개구부(OA2)의 평면 형상과 대응될 수 있다.

- [0099] 제2 बैं크(43)는 이웃하는 제2 개구부(OA2)들 사이에 위치하여, 이웃하는 제2 개구부(OA2)들에 각각 적하된 서로 다른 색의 유기 발광 물질들이 서로 혼합되지 않도록 한다. 즉, 서로 다른 제2 개구부(OA2)들에 각각 적하된 서로 다른 색의 유기 발광 물질들은, 제2 बैं크(43)에 의해 물리적으로 분리된다.
- [0100] 즉, 기수 번째 행에서, 이웃하는 제1 서브 픽셀(SP1)의 제1 전극(30)과 제2 서브 픽셀(SP2)의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에 의해, 제1 유기 발광층(50-1)과 제2 유기 발광층(50-2)은, 물리적으로 분리된다.
- [0101] 기수 번째 행에 배치된 제1 서브 픽셀(SP1)들의 제1 전극(30)과 우수 번째 행에 배치된 제3 서브 픽셀(SP3)들의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에 의해, 제1 유기 발광층(50-1)과 제3 유기 발광층(50-3)은, 물리적으로 분리된다. 기수 번째 행에 배치된 제2 서브 픽셀(SP2)들의 제1 전극(30)과 우수 번째 행에 배치된 제3 서브 픽셀(SP3)들의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에 의해, 제2 유기 발광층(50-2)과 제3 유기 발광층(50-3)은, 물리적으로 분리된다.
- [0102] 용액 공정 시 유기 발광층(50)을 형성하기 위해 이용되는 유기 발광 물질은, 제1 전극(30)의 적어도 일부, 제1 बैं크(41)의 일부, 및 제2 बैं크(43)의 일부를 덮도록 적하된다. 제1 बैं크(41)는, 제1 전극(30)의 소수성 특성에 의한 습윤성(wettability) 불량을 방지하기 위해 구비된 친수 성분의 얇은 막으로, 친수성인 유기 발광 물질을 잘 퍼지게 할 수 있다. 제2 बैं크(43)는 소수 성분의 두꺼운 막으로, 친수성인 유기 발광 물질을 중앙부로 밀어 낼 수 있도록 한다. 제1 बैं크(41)와 제2 बैं크(43)의 조합 구조에 의해, 유기 발광층(50)은 발광 영역 상에서 상대적으로 균일한 두께로 형성될 수 있다.
- [0103] 또한, 제2 개구부(OA2)들이 각각 하나의 제1 전극(30)을 노출하는 경우, 용액 공정 시 설비 편차에 따라, 제2 개구부(OA2)들 각각에 적하된 유기 발광 물질의 두께가 상이할 수 있다. 상기 설비 편차는, 잉크젯 장비의 노즐들 간 토출량 편차를 의미할 수 있다. 즉, 제2 개구부(OA2)들 상에 유기 발광 물질을 적하하기 위해 이용되는 노즐들 각각은, 토출량이 일정하지 못할 수 있다. 이 경우, 하나의 서브 픽셀(SP) 당 하나씩 할당되는 노즐들을 통해, 서브 픽셀(SP)들 각각에 적하된 유기 발광 물질의 두께는, 위치에 따라 상이할 수 있다. 두께 편차는 얼룩 불량으로 사용자에게 인지되어 표시 품질을 현저히 저하시키는 바 문제된다.
- [0104] 본 발명은, 하나의 제2 개구부(OA2) 내에, 복수 개의 제3 서브 픽셀(SP3)들이 할당될 수 있고, 제3 서브 픽셀(SP3)들의 개수에 대응한 복수 개의 노즐이 할당될 수 있기 때문에, 노즐들 간 토출량 편차가 보상되어 제2 개구부(OA2)들에 적하된 제3 색을 발광하는 유기 발광 물질들 간 두께가 균일해 질 수 있다.
- [0105] 제3 서브 픽셀(SP3)들의 제1 전극(30)들을 동시에 노출하는 제2 개구부(OA2)는, 상대적으로 좁은 폭을 갖는 연결 부분(130)을 더 포함할 수 있다. 연결 부분(130)은, 기 설정된 영역에서, 이웃하는 제3 서브 픽셀(SP3)들 사이에 배치될 수 있다. 또는, 연결 부분(130)은, 기 설정된 영역에서, 이웃하는 제3 서브 픽셀들의 제1 전극(30)들 사이에 배치될 수 있다.
- [0106] 예를 들어, 제3 서브 픽셀(SP3)들의 제1 전극(30)들은 하나의 제2 개구부(OA2)를 통해 동시에 노출되는 제1-1 전극(30-1) 및 제1-2 전극(30-2)을 포함할 수 있다. 이때, 제2 개구부(OA2)는 제1-1 전극(30-1)을 노출하는 제1 부분(110)과, 제1-2 전극(30-2)을 노출하는 제2 부분(120), 및 제1 부분(110)과 제2 부분(120)을 연결하는 연결 부분(130)을 포함한다. 연결 부분(130)은 제1 부분(110)의 폭과 제2 부분(120)의 폭 대비 좁은 폭을 갖는다.
- [0107] 연결 부분(130)은 제1 부분(110) 및 제2 부분(120) 대비 좁은 폭을 갖도록 마련되어, 제2 개구부(OA2) 내에 적하된 유기 발광 물질의 흐름을 제어할 수 있다. 즉, 본 발명은, 복수의 제1 전극(30)들을 노출하는 제2 개구부(OA2)를 형성함으로써 제2 개구부(OA2)에 적하된 유기 발광 물질이 복수의 제1 전극(30)들 상에서 유동할 수 있도록 하면서도, 연결 부분(130)을 형성함으로써 특정 영역을 향한 유기 발광 물질의 과도한 흐름을 제한할 수 있다.
- [0108] 본 발명은, 용액 공정 시 특정 제3 서브 픽셀(SP3) 상에 이물 등이 잔류하더라도, 제2 개구부(OA2) 내에 적하된 유기 발광 물질이 이물을 향하여 뭉치는 현상을 최소화할 수 있다. 이에 따라, 본 발명은 제3 유기 발광층(50-

3)의 두께 편차에 의한 휘도 불균일 문제를 효과적으로 방지할 수 있는 이점을 갖는다.

- [0109] 연결 부분(130)은, 기 설정된 영역에서, 제2 축 방향으로 이웃하는 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2) 사이를 가로지를 수 있다. 또는, 연결 부분(130)은, 기 설정된 영역에서, 제2 축 방향으로 이웃하는 제1 서브 픽셀(SP1)의 제1 전극(30)과 제2 서브 픽셀(SP2)의 제1 전극(30) 사이를 가로지를 수 있다. 따라서, 연결 부분(130)은 제1 서브 픽셀(SP1) 및 제2 서브 픽셀(SP2)이 배치되는 열에 배치될 수 있다.
- [0110] 본 발명에서는, 상대적으로 좁은 폭을 갖는 연결 부분(130)을 포함함으로써, 연결 부분(130)을 사이에 두고 제2 축 방향으로 이웃하는 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2)의 이격 간격을 줄일 수 있다. 이는, 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2)을 좀 더 조밀하게 배치할 수 있기 때문에, 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2)의 면적을 상대적으로 크게 설정할 수 있어, 개구율을 개선할 수 있음을 의미한다.
- [0111] <제3 실시예>
- [0112] 도 16은 본 발명의 제3 실시예에 따른 유기발광 표시장치를 개략적으로 나타낸 평면도이다. 도 17은 제2 개구부 상에 형성된 유기 발광층을 개략적으로 도시한 평면도이다. 도 18은 도 16을 VIII-VIII'로 절취한 단면도이다. 도 19는 도 16을 IX-IX'로 절취한 단면도이다.
- [0113] 도 16 내지 도 19를 참조하면, 제3 실시예에 따른 유기발광 표시장치는 서브 픽셀(SP)들이 배열된 기관(10)을 포함한다. 기관(10)은 다양한 평면 형상을 가질 수 있다. 예를 들어, 도면에 도시된 바와 같이 장방형은 물론, 정방형, 원형, 타원형 등의 평면 형상을 모두 포함할 수 있다.
- [0114] 기관(10) 상에는, 회로 소자층(20) 및 회로 소자층(20)에 구비된 소자들에 의해 구동되는 유기발광 다이오드가 배치된다.
- [0115] 회로 소자층(20)은, 유기발광 다이오드에 구동 신호를 인가하기 위한 신호 라인 및 전극들이 배열될 수 있고, 신호 라인과 전극들은 필요에 따라 적어도 하나의 절연층을 사이에 두고 구분되어 배치될 수 있다. 유기발광 표시장치가 AM(Active Matrix) 방식으로 구현되는 경우, 회로 소자층(20)은 각 서브 픽셀(SP) 마다 할당되는 트랜지스터를 더 포함할 수 있다.
- [0116] 유기발광 다이오드는 제1 전극(30), 제2 전극(60), 및 제1 전극(30)과 제2 전극(60) 사이에 개재된 유기 발광층(50)을 포함한다. 제1 전극(30)은 애노드일 수 있고, 제2 전극(60)은 캐소드일 수 있다.
- [0117] 좀 더 구체적으로, 서브 픽셀(SP)들은 서로 교차하는 제1 축 방향(예를 들어, X축 방향) 및 제2 축 방향(예를 들어, Y축 방향)을 따라 배열될 수 있다.
- [0118] 예를 들어, 서브 픽셀(SP)들은 제1 색을 발광하는 제1 서브 픽셀(SP1), 제2 색을 발광하는 제2 서브 픽셀(SP2), 제3 색을 발광하는 제3 서브 픽셀(SP3)을 포함할 수 있다. 제1 서브 픽셀(SP1)과 제3 서브 픽셀(SP3)은 하나의 제1 픽셀을 구성할 수 있고, 제2 서브 픽셀(SP2)과 제3 서브 픽셀(SP3)은 제2 픽셀을 구성할 수 있다. 여기서, 제1 픽셀과 제2 픽셀은 제1 축 방향을 따라 교번하여 배열되고, 제2 축 방향을 따라 교번하여 배열될 수 있다. 또한, 제1 픽셀을 구성하는 제1 서브 픽셀(SP1)과 제3 서브 픽셀(SP3)은 제3 축 방향을 따라 배열될 수 있고, 제2 픽셀을 구성하는 제2 서브 픽셀(SP2)과 제3 서브 픽셀(SP3)은 제3 축 방향을 따라 배열될 수 있다. 제3 축 방향과 제1 축 방향이 이루는 각도, 및 제3 축 방향과 제2 축 방향이 이루는 각도는, 사각(dutch angle 또는, tilt angle)이다. 이러한 서브 픽셀 배열 방식은 펜타일(pentile) 방식이라 지칭될 수 있다.
- [0119] 달리 표현하면, 기 설정된 열 및 기 설정된 행에서, 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들은 제1 축 방향을 따라, 교번하여 배열될 수 있다. 기 설정된 열 및 기 설정된 행에서, 제3 서브 픽셀(SP3)들은 제1 축 방향을 따라 순차적으로 배열될 수 있다.
- [0120] 일 예로, 기수 번째 열(odd columns)은 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 교번하여 배열된 열일 수 있고, 우수 번째 열(even columns)은 제3 서브 픽셀(SP3)들이 순차적으로 배열된 열일 수 있다. 다른 예로, 도시하지는 않았으나, 우수 번째 열은 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 교번하여 배열된 열일 수 있고, 기수 번째 열은 제3 서브 픽셀(SP3)들이 순차적으로 배열된 열일 수 있다. 평면 상에서 바라볼 때, 제1 서브 픽셀(SP1), 제3 서브 픽셀(SP3), 제2 서브 픽셀(SP2)은 제2 축 방향을 따라 지그 재그 형태로 교번하여 배열될 수 있다.
- [0121] 이하에서는, 설명의 편의를 위해, 기수 번째 열에 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 배열되고, 우수 번째 열에 제3 서브 픽셀(SP3)들이 배열되는 경우를 예로 들어 설명한다.

- [0122] 일 예로, 기수 번째 행(odd rows)은 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 교번하여 배열된 행일 수 있고, 우수 번째 행(even rows)은 제3 서브 픽셀(SP3)들이 순차적으로 배열된 행일 수 있다. 다른 예로, 도시하지는 않았으나, 우수 번째 행은 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 교번하여 배열된 행일 수 있고, 기수 번째 행은 제3 서브 픽셀(SP3)들이 순차적으로 배열된 행일 수 있다. 평면 상에서 바라볼 때, 제1 서브 픽셀(SP1), 제3 서브 픽셀(SP3), 제2 서브 픽셀(SP2)은 제2 축 방향을 따라 지그 재그 형태로 교번하여 배열될 수 있다.
- [0123] 이하에서는, 설명의 편의를 위해, 기수 번째 행에 제1 서브 픽셀(SP1)들과 제2 서브 픽셀(SP2)들이 배열되고, 우수 번째 행에 제3 서브 픽셀(SP3)들이 배열되는 경우를 예로 들어 설명한다.
- [0124] 서브 픽셀(SP)들에는, 유기발광 다이오드의 제1 전극(30)이 배치된다. 제1 전극(30)은 서브 픽셀(SP)들 각각에 하나씩 할당될 수 있다.
- [0125] 제1 전극(30) 상에는, बैं크(40)가 배치된다. बैं크(40)는 제1 बैं크(41), 및 제2 बैं크(43)를 포함한다.
- [0126] 제1 전극(30) 상에는, 제1 बैं크(41)가 위치한다. 제1 बैं크(41)는 제1 전극(30)의 적어도 일부를 노출시키는 제1 개구부(OA1)를 포함한다. 하나의 제1 개구부(OA1)는 하나의 제1 전극(30)을 노출시킨다. 따라서, 제1 개구부(OA1)의 수와 제1 전극(30)의 수는 서로 대응될 수 있다.
- [0127] 제1 बैं크(41)는, 유기 발광층(50)에 의해 덮일 수 있도록, 상대적으로 얇은 두께로 형성될 수 있다. 제1 बैं크(41)는 친수성 특성을 가질 수 있다. 일 예로, 제1 बैं크(41)는 산화실리콘(SiO<sub>2</sub>) 또는 질화실리콘(SiNx)과 같은 친수성의 무기 절연 물질로 형성될 수 있다.
- [0128] 도면에서는, 제1 개구부(OA1)가 대략 팔각형 형상을 갖는 경우를 예로 들어 도시하였으나, 이에 한정되는 것은 아니며, 원형, 타원형, 다각형 등 다양한 형상을 가질 수 있다. 또한, 제1 개구부(OA1)들이 모두 동일한 형상을 갖는 것으로 도시하였으나 이에 한정되는 것은 아니며, 적어도 어느 하나의 제1 개구부(OA1)는 다른 하나의 제1 개구부(OA1)와 상이한 형상을 가질 수 있다. 예를 들어, 제1 개구부(OA1)의 형상은, 유기발광 다이오드의 유기 발광층(50)을 형성하기 위한 유기 발광 물질의 수명 등을 고려하여 적절히 선택될 수 있다. 또한, 제1 개구부(OA1)의 면적은 도시된 바와 같이 모두 동일한 면적을 가질 수 있고, 서로 다른 면적을 가질 수도 있다. 예를 들어, 제1 개구부(OA1)의 면적은, 유기발광 다이오드의 유기 발광층(50)을 형성하기 위한 유기 발광 물질의 수명 등을 고려하여 적절히 선택될 수 있다. 제1 개구부(OA1)에 의해 노출된 제1 전극(30) 부분은, 발광 영역으로 정의될 수 있다.
- [0129] 제1 बैं크(41)가 형성된 기판(10) 상에는, 제2 बैं크(43)가 위치한다. 제2 बैं크(43)는 제1 전극(30)의 적어도 일부를 노출시키는 제2 개구부(OA2)를 포함한다.
- [0130] 기수 번째 열과 기수 번째 행에 배치된 제2 개구부(OA2)들은, 제1 서브 픽셀(SP1)들의 제1 개구부(OA1)들과 제2 서브 픽셀(SP2)들의 제1 개구부(OA1)들을 각각 노출시킨다. 즉, 하나의 제2 개구부(OA2)는 하나의 제1 서브 픽셀(SP1)의 제1 개구부(OA1)를 노출시키거나, 제2 서브 픽셀(SP2)의 제1 개구부(OA1)를 노출시킨다. 따라서, 기수 번째 열과 기수 번째 행에서, 제2 개구부(OA2)의 수와 제1 개구부(OA1)의 수는 서로 대응될 수 있다.
- [0131] 또는, 기수 번째 열과 기수 번째 행에 배치된 제2 개구부(OA2)들은, 제1 서브 픽셀(SP1)들의 제1 전극(30)들과 제2 서브 픽셀(SP2)들의 제1 전극(30)들을 각각 노출시킨다. 즉, 하나의 제2 개구부(OA2)는 하나의 제1 서브 픽셀(SP1)의 제1 전극(30)을 노출시키거나, 제2 서브 픽셀(SP2)의 제1 전극(30)을 노출시킨다. 따라서, 기수 번째 열과 기수 번째 행에서, 제2 개구부(OA2)의 수와 제1 전극(30)의 수는 서로 대응될 수 있다.
- [0132] 우수 번째 열과 우수 번째 행에 배치된 제2 개구부(OA2)는, 제1 축 방향 및 제2 축 방향으로 연장되어, 우수 번째 열과 우수 번째 행에 배치된 복수 개의 제3 서브 픽셀(SP3)들의 제1 개구부(OA1)들을 노출시킨다. 즉, 적어도 하나의 제2 개구부(OA2)는 우수 번째 열과 우수 번째 행에 배치된 복수의 제3 서브 픽셀(SP3)의 제1 개구부(OA1)들을 동시에 노출시킬 수 있다. 따라서, 우수 번째 열과 우수 번째 행에서, 제2 개구부(OA2)의 수와 제1 개구부(OA1)의 수는 서로 대응되지 않을 수 있다.
- [0133] 또는, 우수 번째 열과 우수 번째 행에 배치된 제2 개구부(OA2)는, 제1 축 방향 및 제2 축 방향으로 연장되어, 우수 번째 열과 우수 번째 행에 배치된 복수 개의 제3 서브 픽셀(SP3)들의 제1 전극(30)들을 노출시킨다. 즉, 적어도 하나의 제2 개구부(OA2)는 우수 번째 열과 우수 번째 행에 배치된 복수의 제3 서브 픽셀(SP3)의 제1 전극(30)들을 동시에 노출시킬 수 있다. 따라서, 우수 번째 열과 우수 번째 행에서, 제2 개구부(OA2)의 수와 제1

전극(30)의 수는 서로 대응되지 않을 수 있다.

- [0134] 제2 बैं크(43)는 소수성 특성을 가질 수 있다. 일 예로, 제2 बैं크(43)는 절연 물질 상에 소수성 특성의 물질이 코팅된 형태를 가질 수 있고, 소수성 물질이 함유된 절연 물질로 형성될 수 있다. 제2 बैं크(43)는 유기 물질로 이루어질 수 있다. 제2 बैं크(43)의 소수성 특성은, 유기 발광층(50)을 구성하는 유기 발광 물질이 발광 영역의 중앙부로 모이도록 밀어내는 기능을 할 수 있다. 또한, 제2 बैं크(43)는 서로 다른 색의 유기 발광 물질이 서로 혼합되는 것을 방지할 수 있도록, 해당 영역에 적하된 유기 발광 물질을 가두는 배리어(barrier)로써 기능할 수 있다.
- [0135] 제2 개구부(OA2)는 제1 개구부(OA1) 외측으로 이격되어 위치한다. 즉, 제1 बैं크(41)의 경계는 제2 बैं크(43)의 경계로부터 기 설정된 간격만큼 이격된다. 이에 따라, 제1 개구부(OA1)는 제2 개구부(OA2)에 의해 노출될 수 있다.
- [0136] 제2 बैं크(43)가 형성된 기판(10) 상에, 유기 발광층(50)이 위치한다. 유기 발광층(50)은, 대응되는 제2 개구부(OA2) 내에 배치된다. 서로 다른 색의 유기 발광 물질들은, 대응되는 제2 개구부(OA2)들 각각에 순차적으로 교번하여 적하될 수 있다.
- [0137] 기수 번째 열과 기수 번째 행에 할당된 제2 개구부(OA2)들에는, 제1 유기 발광층(50-1) 및 제2 유기 발광층(50-2)이 배치된다. 즉, 기수 번째 열과 기수 번째 행에서, 제1 서브 픽셀(SP1)에 할당된 제2 개구부(OA2)에는 제1 색을 발광하는 제1 유기 발광층(50-1)이 형성되고, 제2 서브 픽셀(SP2)에 할당된 제2 개구부(OA2)에는 제2 색을 발광하는 제2 유기 발광층(50-2)이 형성된다. 제1 유기 발광층(50-1)의 평면 형상은, 제1 유기 발광층(50-1)이 형성된 제2 개구부(OA2)의 평면 형상과 대응될 수 있다. 제2 유기 발광층(50-2)의 평면 형상은, 제2 유기 발광층(50-2)이 형성된 제2 개구부(OA2)의 평면 형상과 대응될 수 있다.
- [0138] 우수 번째 열과 우수 번째 행에 할당된 제2 개구부(OA2)에는, 제3 유기 발광층(50-3)이 배치된다. 즉, 우수 번째 열과 우수 번째 행에서, 제3 색을 발광하는 제3 유기 발광층(50-3)은 제2 개구부(OA2)의 연장 방향을 따라 형성되어, 제1 축 방향 및 제2 축 방향을 따라 배열된 복수의 제3 서브 픽셀(SP3)들의 제1 전극(30)들을 덮는다. 우수 번째 열과 우수 번째 행에서, 하나의 제2 개구부(OA2)에 적하된 제3 색의 유기 발광 물질은, 제2 개구부(OA2)에 의해 노출된 복수의 제1 전극(30)들 및 제1 बैं크(41)들을 덮으며, 제1 बैं크(41) 및 제2 बैं크(43)에 의해 물리적으로 분리되지 않는다. 이는, 하나의 제2 개구부(OA2)와 대응되는 위치에 할당된 복수의 제3 서브 픽셀(SP3)들에서, 동일한 제3 색의 광이 방출됨을 의미한다. 제3 유기 발광층(50-3)의 평면 형상은, 제3 유기 발광층(50-3)이 형성된 제2 개구부(OA2)의 평면 형상과 대응될 수 있다.
- [0139] 평면 상에서 바라볼 때, 제3 유기 발광층(50-3)은 제2 बैं크(43)를 사이에 두고, 어느 하나의 제1 서브 픽셀(SP1)에 형성된 제1 유기 발광층(50-1)의 둘레를 감싸도록 배치될 수 있다. 평면 상에서 바라볼 때, 제3 유기 발광층(50-3)은 제2 बैं크(43)를 사이에 두고, 어느 하나의 제2 서브 픽셀(SP2)에 형성된 제2 유기 발광층(50-2)의 둘레를 감싸도록 배치될 수 있다.
- [0140] 제2 बैं크(43)는 이웃하는 제2 개구부(OA2)들 사이에 위치하여, 이웃하는 제2 개구부(OA2)들에 각각 적하된 서로 다른 색의 유기 발광 물질들이 서로 혼합되지 않도록 한다. 즉, 서로 다른 제2 개구부(OA2)들에 각각 적하된 서로 다른 색의 유기 발광 물질들은, 제2 बैं크(43)에 의해 물리적으로 분리된다.
- [0141] 즉, 기수 번째 열과 기수 번째 행에서, 이웃하는 제1 서브 픽셀(SP1)의 제1 전극(30)과 제2 서브 픽셀(SP2)의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에 의해, 제1 유기 발광층(50-1)과 제2 유기 발광층(50-2)은, 물리적으로 분리된다.
- [0142] 기수 번째 열에 배치된 제1 서브 픽셀(SP1)들의 제1 전극(30)과 우수 번째 열에 배치된 제3 서브 픽셀(SP3)들의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에 의해, 제1 유기 발광층(50-1)과 제3 유기 발광층(50-3)은, 물리적으로 분리된다. 기수 번째 열에 배치된 제2 서브 픽셀(SP2)들의 제1 전극(30)과 우수 번째 열에 배치된 제3 서브 픽셀(SP3)들의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에 의해, 제2 유기 발광층(50-2)과 제3 유기 발광층(50-3)은, 물리적으로 분리된다.
- [0143] 기수 번째 행에 배치된 제1 서브 픽셀(SP1)들의 제1 전극(30)과 우수 번째 행에 배치된 제3 서브 픽셀(SP3)들의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에 의해, 제1 유기 발광층(50-1)과 제3 유기 발광층(50-3)은, 물리적으로 분리된다. 기수 번째 행에 배치된 제2 서브 픽셀(SP2)들의 제1 전극(30)과 우수 번째 행에 배치된 제3 서브 픽셀(SP3)들의 제1 전극(30) 사이에는, 제2 बैं크(43)가 잔류한다. 제2 बैं크(43)에

의해, 제2 유기 발광층(50-2)과 제3 유기 발광층(50-3)은, 물리적으로 분리된다.

- [0144] 용액 공정 시 유기 발광층(50)을 형성하기 위해 이용되는 유기 발광 물질은, 제1 전극(30)의 적어도 일부, 제1 बैं크(41)의 일부, 및 제2 बैं크(43)의 일부를 덮도록 적하된다. 제1 बैं크(41)는, 제1 전극(30)의 소수성 특성에 의한 습윤성(wettability) 불량을 방지하기 위해 구비된 친수 성분의 얇은 막으로, 친수성인 유기 발광 물질을 잘 퍼지게 할 수 있다. 제2 बैं크(43)는 소수 성분의 두꺼운 막으로, 친수성인 유기 발광 물질을 중앙부로 밀어 낼 수 있도록 한다. 제1 बैं크(41)와 제2 बैं크(43)의 조합 구조에 의해, 유기 발광층(50)은 발광 영역 상에서 상대적으로 균일한 두께로 형성될 수 있다.
- [0145] 또한, 제2 개구부(OA2)들이 각각 하나의 제1 전극(30)을 노출하는 경우, 용액 공정 시 설비 편차에 따라, 제2 개구부(OA2)들 각각에 적하된 유기 발광 물질의 두께가 상이할 수 있다. 상기 설비 편차는, 잉크젯 장비의 노즐들 간 토출량 편차를 의미할 수 있다. 즉, 제2 개구부(OA2)들 상에 유기 발광 물질을 적하하기 위해 이용되는 노즐들 각각은, 토출량이 일정하지 못할 수 있다. 이 경우, 하나의 서브 픽셀(SP) 당 하나씩 할당되는 노즐들을 통해, 서브 픽셀(SP)들 각각에 적하된 유기 발광 물질의 두께는, 위치에 따라 상이할 수 있다. 두께 편차는 얼룩 불량으로 사용자에게 인지되어 표시 품질을 현저히 저하시키는 바 문제된다.
- [0146] 본 발명은, 하나의 제2 개구부(OA2) 내에, 복수 개의 제3 서브 픽셀(SP3)들이 할당될 수 있고, 제3 서브 픽셀(SP3)들의 개수에 대응한 복수 개의 노즐이 할당될 수 있기 때문에, 노즐들 간 토출량 편차가 보상되어 제2 개구부(OA2)들에 적하된 제3 색을 발광하는 유기 발광 물질들 간 두께가 균일해 질 수 있다.
- [0147] 제3 서브 픽셀(SP3)들의 제1 전극(30)들을 동시에 노출하는 제2 개구부(OA2)는, 상대적으로 좁은 폭을 갖는 연결 부분(130)을 더 포함할 수 있다. 연결 부분(130)은, 기 설정된 영역에서, 이웃하는 제3 서브 픽셀(SP3)들 사이에 배치될 수 있다. 또는, 연결 부분(130)은, 기 설정된 영역에서, 이웃하는 제3 서브 픽셀들의 제1 전극(30)들 사이에 배치될 수 있다.
- [0148] 예를 들어, 제3 서브 픽셀(SP3)들의 제1 전극(30)들은 하나의 제2 개구부(OA2)를 통해 동시에 노출되는 제1-1 전극(30-1) 및 제1-2 전극(30-2)을 포함할 수 있다. 이때, 제2 개구부(OA2)는 제1-1 전극(30-1)을 노출하는 제1 부분(110)과, 제1-2 전극(30-2)을 노출하는 제2 부분(120), 및 제1 부분(110)과 제2 부분(120)을 연결하는 연결 부분(130)을 포함한다. 연결 부분(130)은 제1 부분(110)의 폭과 제2 부분(120)의 폭 대비 좁은 폭을 갖는다.
- [0149] 연결 부분(130)은 제1 부분(110) 및 제2 부분(120) 대비 좁은 폭을 갖도록 마련되어, 제2 개구부(OA2) 내에 적하된 유기 발광 물질의 흐름을 제어할 수 있다. 즉, 본 발명은, 복수의 제1 전극(30)들을 노출하는 제2 개구부(OA2)를 형성함으로써 제2 개구부(OA2)에 적하된 유기 발광 물질이 복수의 제1 전극(30)들 상에서 유동할 수 있도록 하면서도, 연결 부분(130)을 형성함으로써 특정 영역을 향한 유기 발광 물질의 과도한 흐름을 제한할 수 있다.
- [0150] 본 발명은, 용액 공정 시 특정 제3 서브 픽셀(SP3) 상에 이물 등이 잔류하더라도, 제2 개구부(OA2) 내에 적하된 유기 발광 물질이 이물을 향하여 뭉치는 현상을 최소화할 수 있다. 이에 따라, 본 발명은 제3 유기 발광층(50-3)의 두께 편차에 의한 휘도 불균일 문제를 효과적으로 방지할 수 있는 이점을 갖는다.
- [0151] 연결 부분(130)은, 기 설정된 영역에서, 제1 축 방향으로 이웃하는 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2) 사이를 가로지를 수 있다. 또는, 연결 부분(130)은, 기 설정된 영역에서, 제1 축 방향으로 이웃하는 제1 서브 픽셀(SP1)의 제1 전극(30)과 제2 서브 픽셀(SP2)의 제1 전극(30) 사이를 가로지를 수 있다. 따라서, 연결 부분(130)은 제1 서브 픽셀(SP1) 및 제2 서브 픽셀(SP2)이 배치되는 행에 배치될 수 있다.
- [0152] 또한, 연결 부분(130)은, 기 설정된 영역에서, 제2 축 방향으로 이웃하는 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2) 사이를 가로지를 수 있다. 또는, 연결 부분(130)은, 기 설정된 영역에서, 제2 축 방향으로 이웃하는 제1 서브 픽셀(SP1)의 제1 전극(30)과 제2 서브 픽셀(SP2)의 제1 전극(30) 사이를 가로지를 수 있다. 따라서, 연결 부분(130)은 제1 서브 픽셀(SP1) 및 제2 서브 픽셀(SP2)이 배치되는 열에 배치될 수 있다.
- [0153] 본 발명에서는, 상대적으로 좁은 폭을 갖는 연결 부분(130)을 포함함으로써, 연결 부분(130)을 사이에 두고 제1 축 및 제2 축 방향으로 이웃하는 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2)의 이격 간격을 줄일 수 있다. 이는, 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2)을 좀 더 조밀하게 배치할 수 있기 때문에, 제1 서브 픽셀(SP1)과 제2 서브 픽셀(SP2)의 면적을 상대적으로 크게 설정할 수 있어, 개구율을 개선할 수 있음을 의미한다.
- [0154] 이상 설명한 내용을 통해 당업자라면 본 발명의 기술 사상을 일탈하지 아니하는 범위에서 다양하게 변경 및 수

정할 수 있을 것이다. 따라서, 본 발명의 기술적 범위는 명세서의 상세한 설명에 기재된 내용으로 한정되는 것이 아니라 특허 청구의 범위에 의해 정해져야만 할 것이다.

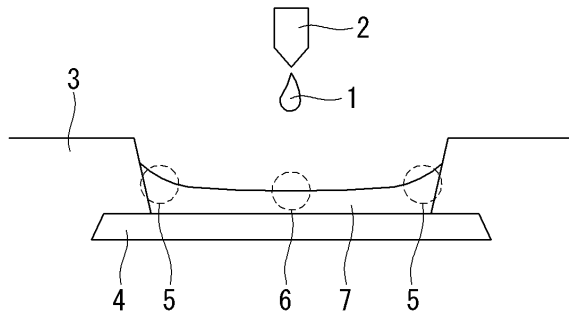
**부호의 설명**

[0155]

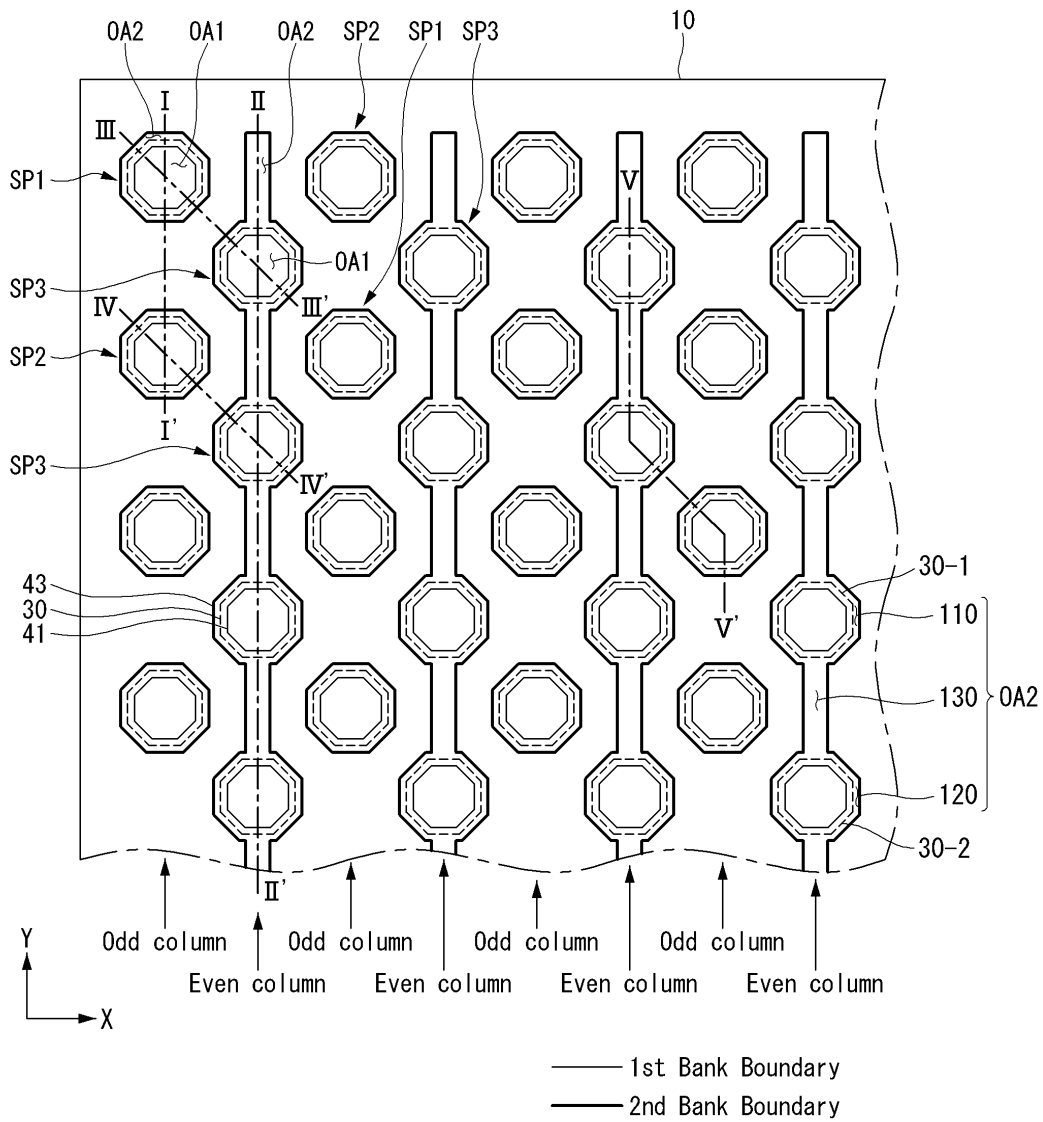
- 10 : 기판    SP : 서브 픽셀
- SP1 : 제1 서브 픽셀    SP2 : 제2 서브 픽셀
- SP3 : 제3 서브 픽셀    20 : 회로 소자층
- 30 : 제1 전극    40 : बैं크
- 41 : 제1 बैं크    OA1 : 제1 개구부
- 43 : 제2 बैं크    OA2 : 제2 개구부
- 50 : 유기 발광층    50-1 : 제1 유기 발광층
- 50-2 : 제2 유기 발광층    50-3 : 제3 유기 발광층
- 60 : 제2 전극    110 : 제1 부분
- 120 : 제2 부분    130 : 연결 부분

**도면**

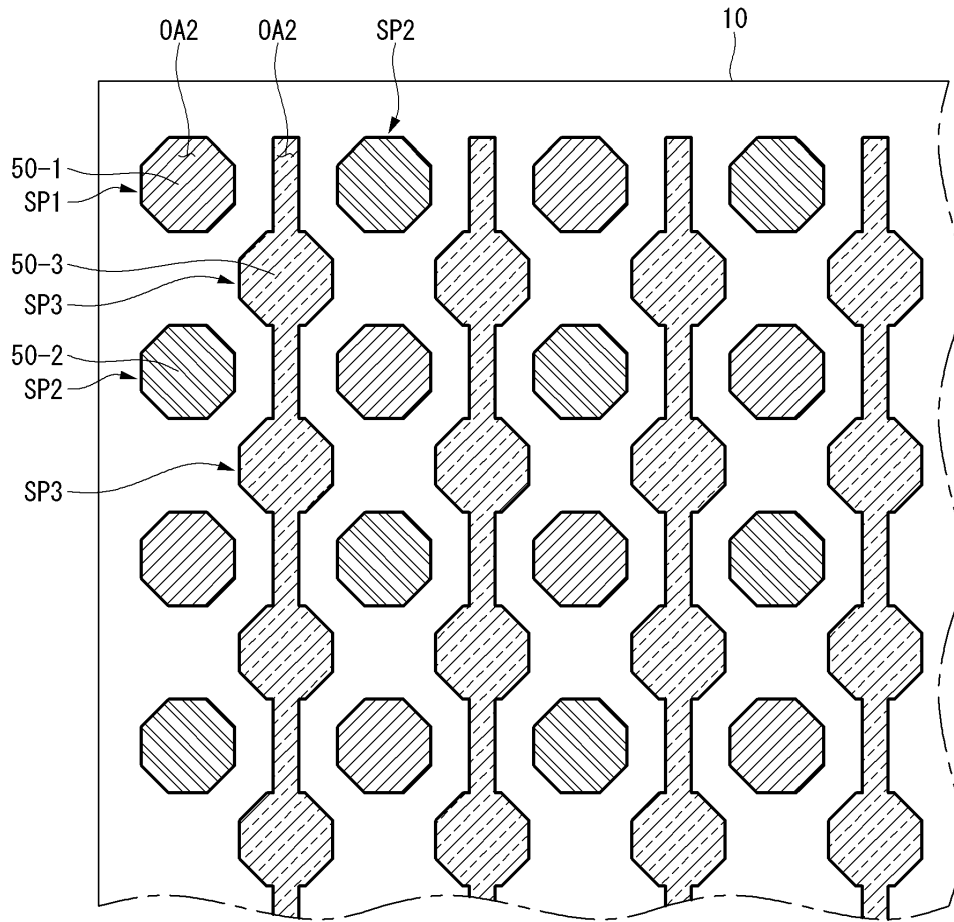
**도면1**



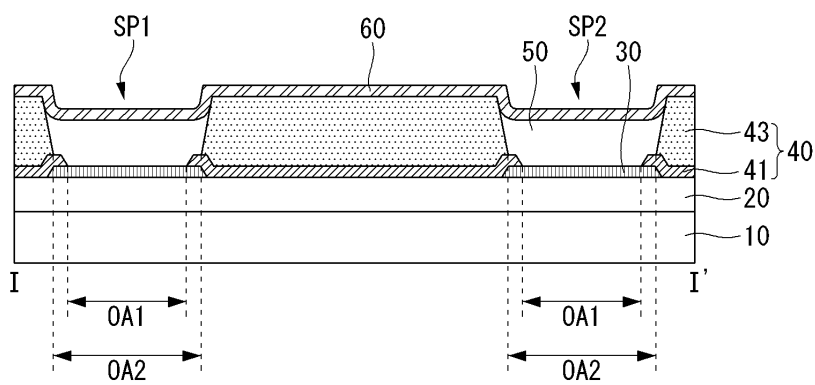
도면2



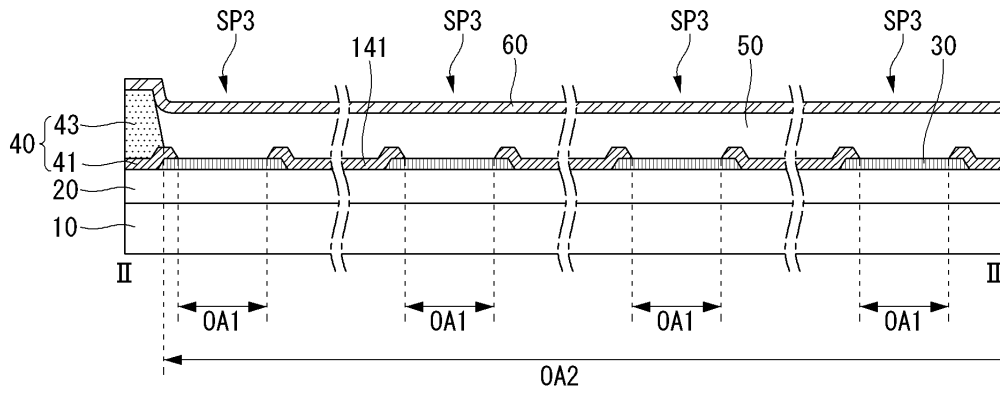
도면3



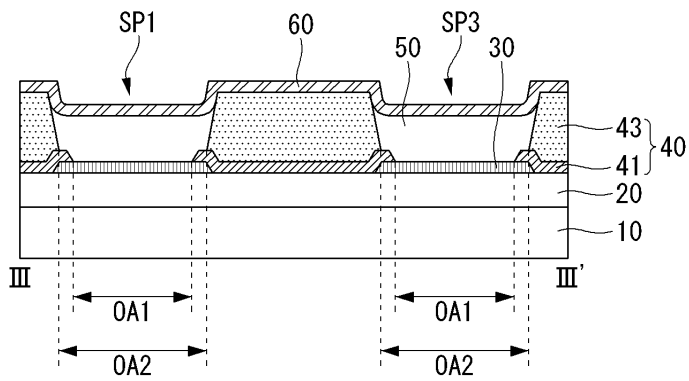
도면4



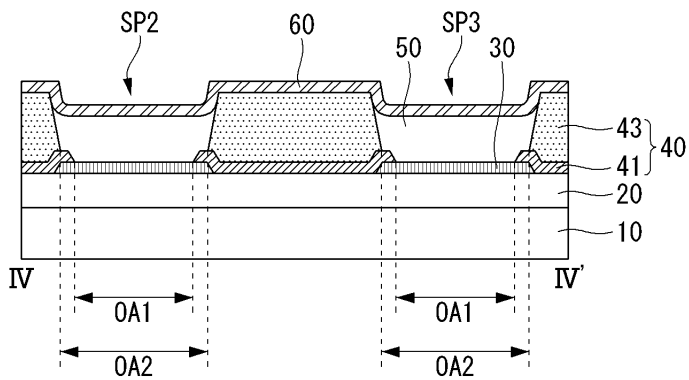
도면5



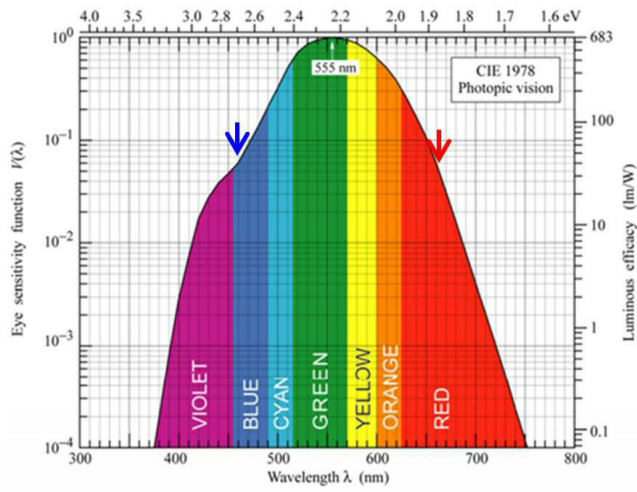
도면6



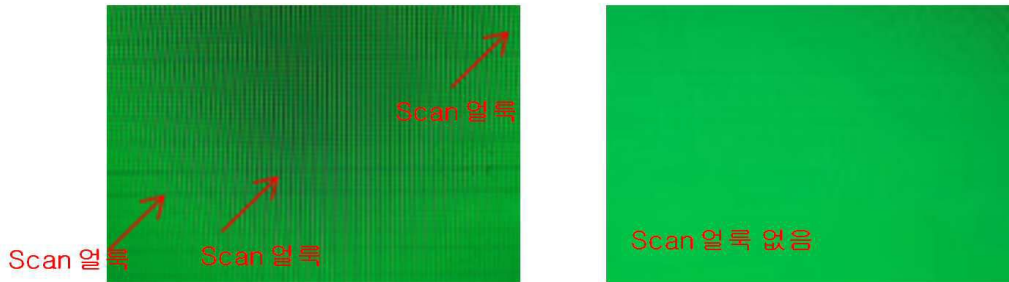
도면7



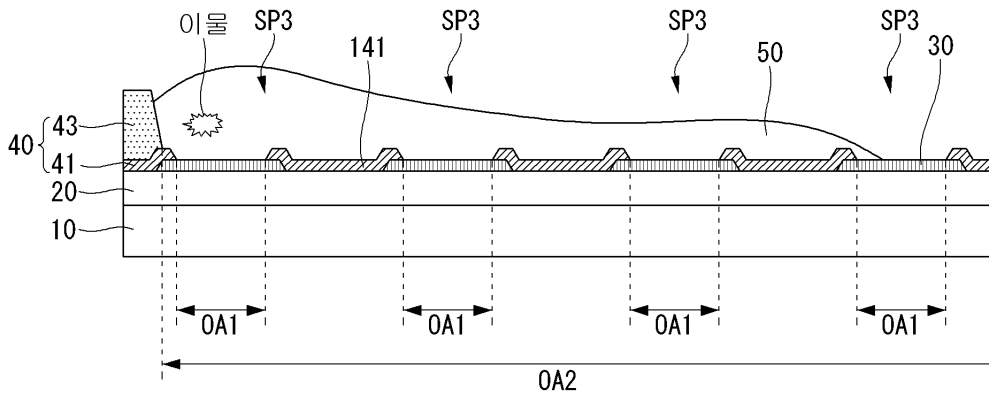
도면8



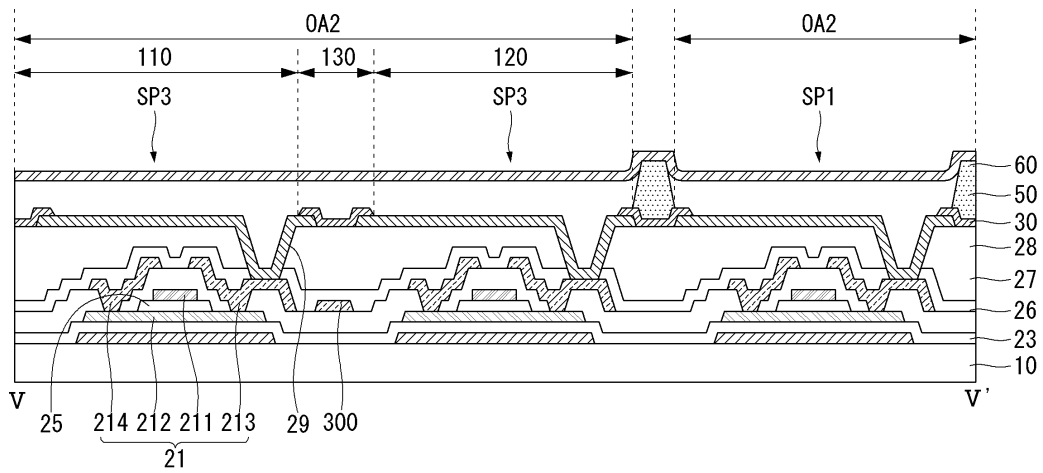
도면9



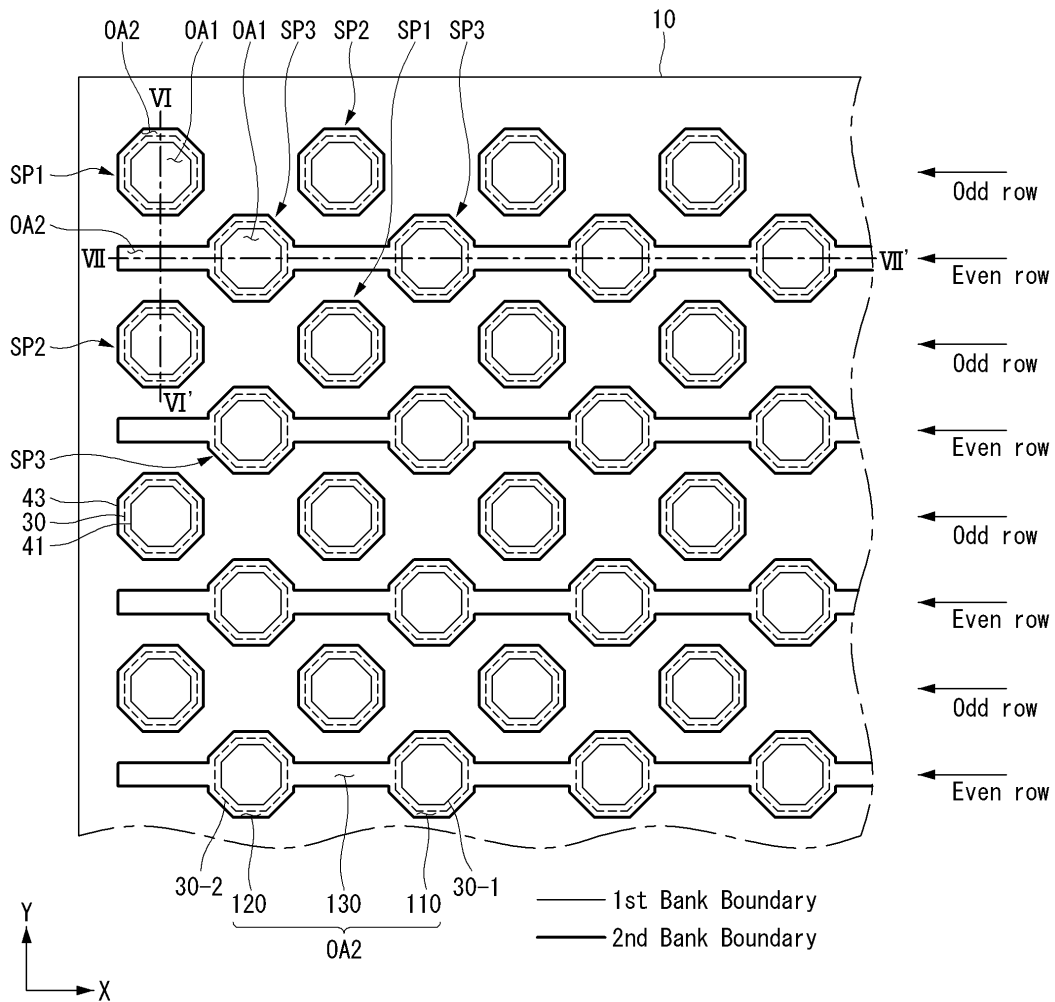
도면10



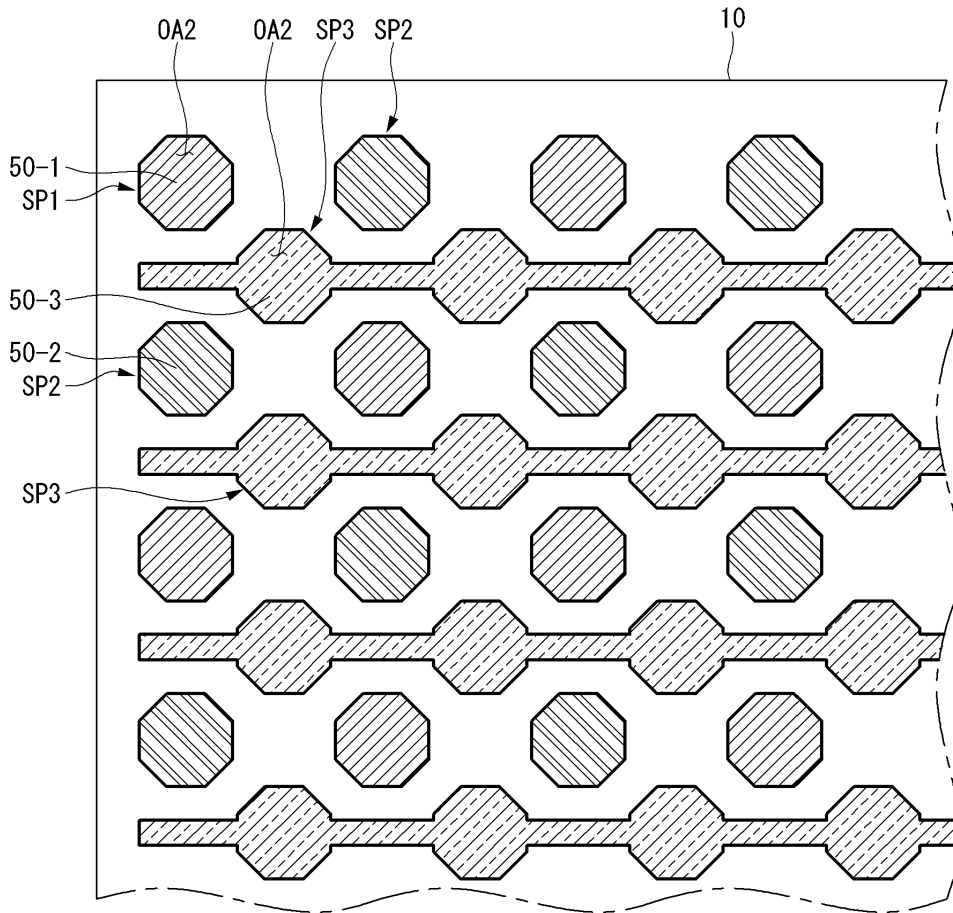
도면11



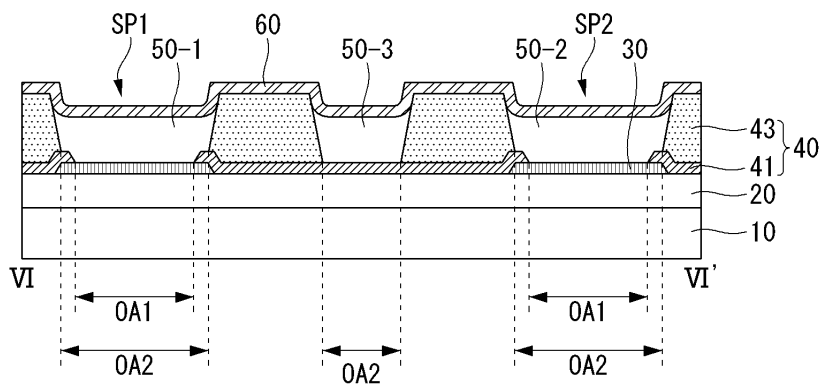
도면12



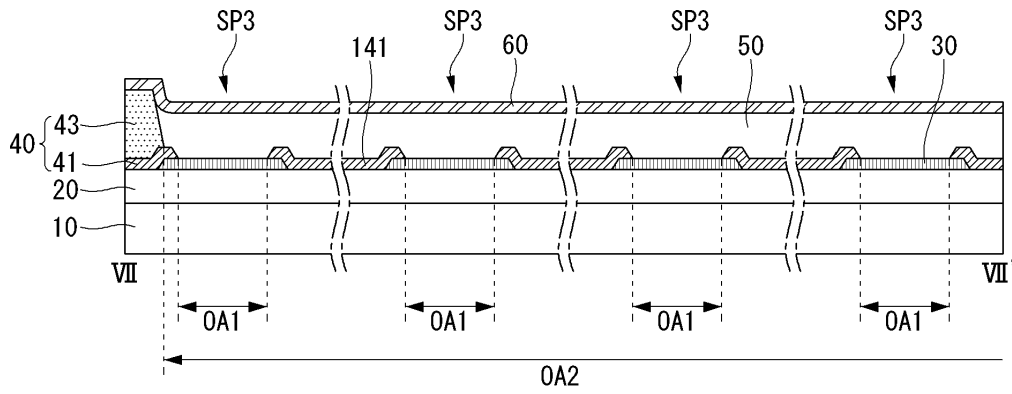
도면13



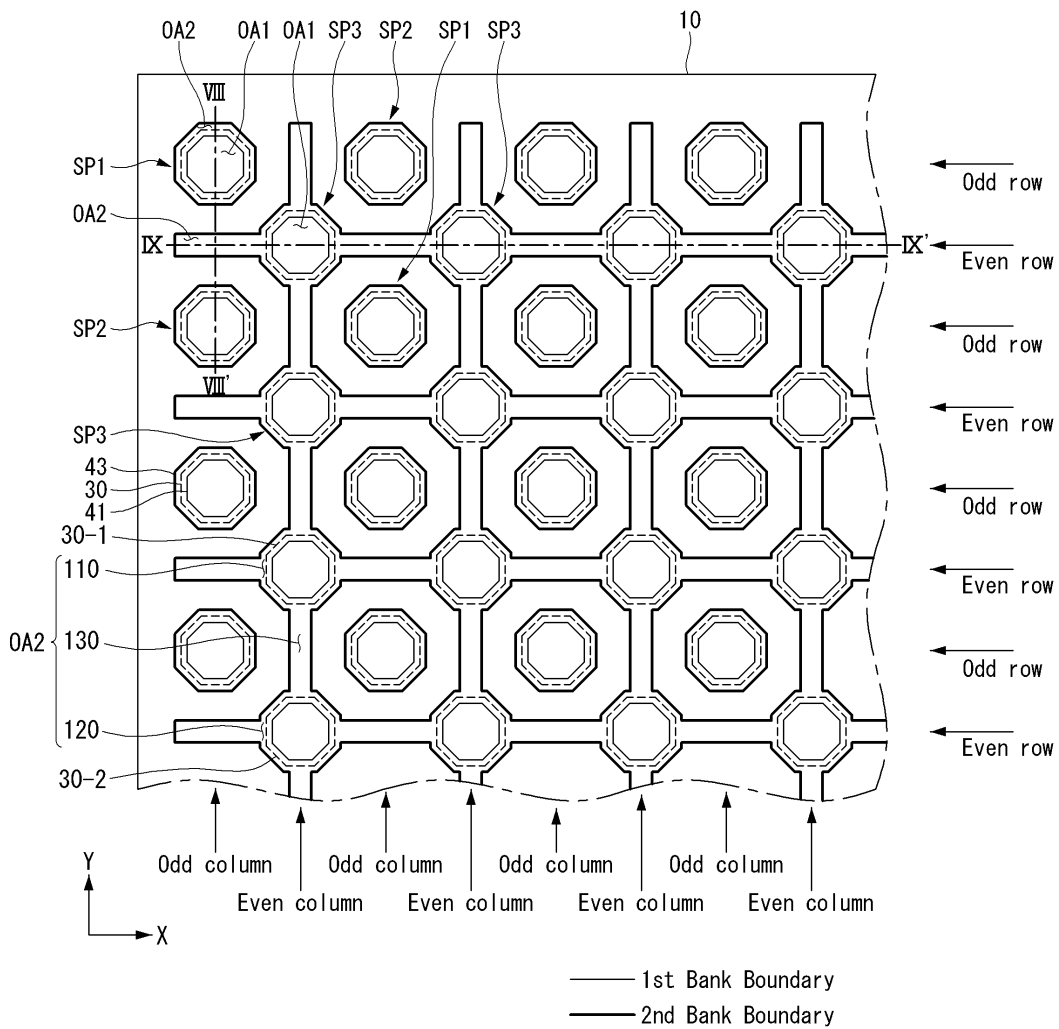
도면14



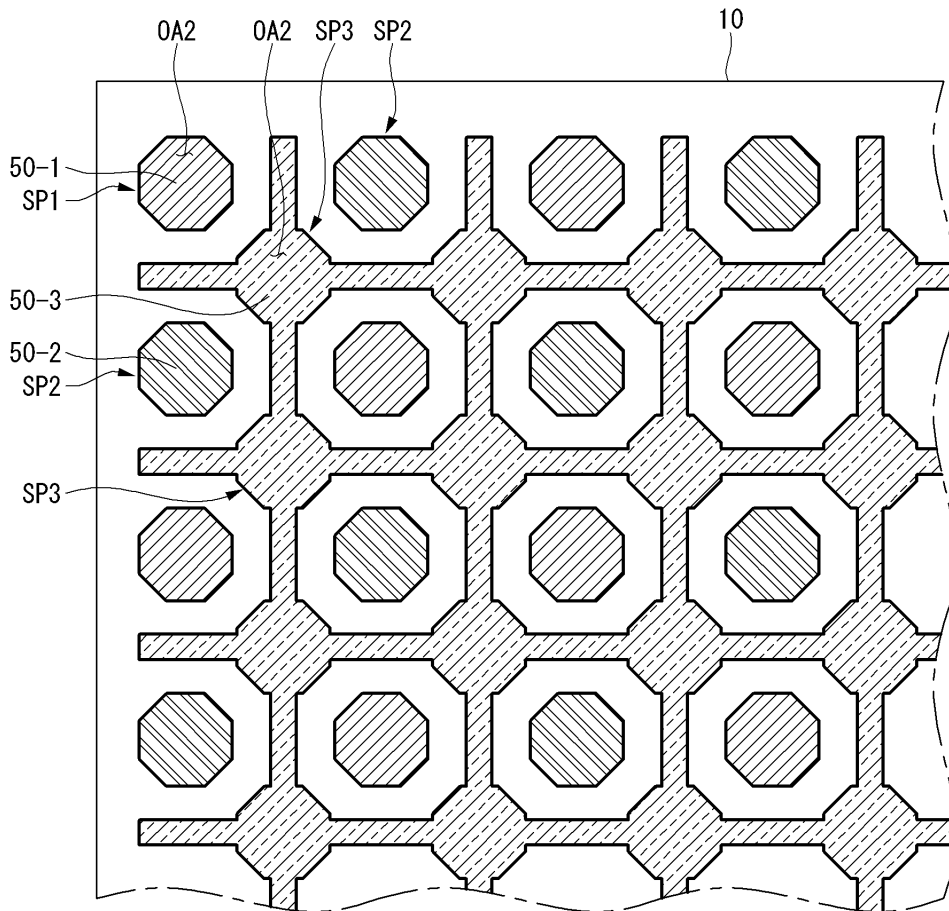
도면15



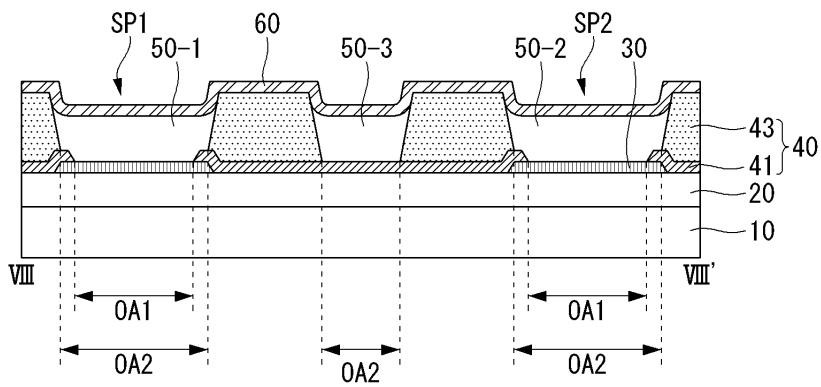
도면16



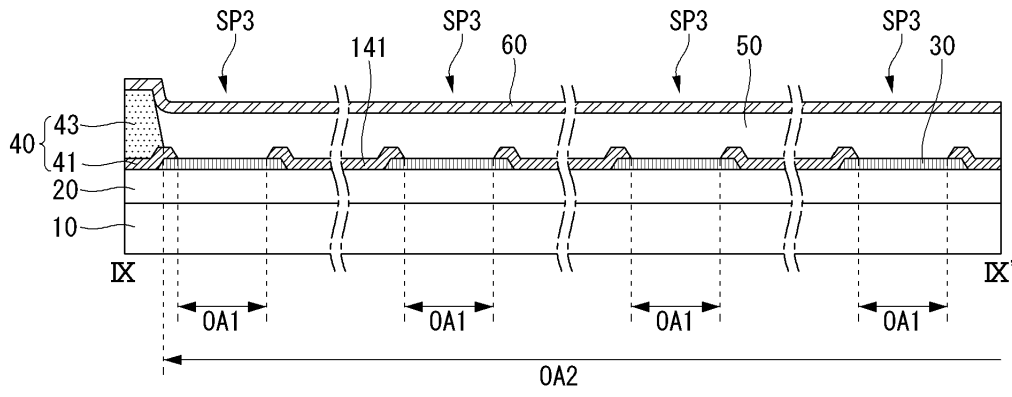
도면17



도면18



도면19



专利名称(译)	有机发光显示装置		
公开(公告)号	<a href="#">KR1020200069697A</a>	公开(公告)日	2020-06-17
申请号	KR1020180157042	申请日	2018-12-07
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	우정원		
发明人	우정원		
IPC分类号	H01L27/32 H01L51/56		
CPC分类号	H01L27/3246 H01L27/322 H01L51/56 G09G3/3225 G09G2300/0452		
外部链接	<a href="#">Espacenet</a>		

摘要(译)

本公开提供了一种有机发光显示装置,包括:第一子像素和第二子像素,在彼此正交的第一方向和第二方向上交替地布置在基板上。在第三方向上相对于第一子像素和第二子像素以与第一方向和第二方向倾斜的角度布置的第三子像素;有机发光二极管的第一电极分别分配给第一至第三子像素中的每一个;第一堤坝,其具有用于将第一电极暴露在第一电极上的第一开口;第二堤坝具有第二开口,用于暴露第一堤坝上的第一电极,其中第二开口分别暴露第一至第三电极,而暴露第三电极的第二开口中的每一个同时暴露至少一个第二堤坝的第一电极。第三子像素。

