

(19)  
(12)

(KR)  
(A)

(51) 。 Int. Cl. <sup>7</sup> G09G 3/20		(11) (43)	10-2004-0037612 2004 05 07
(21)	10-2002-0066166		
(22)	2002 10 29		
(71)		20	
(72)	7 SK	143 903	
(74)			
	:		
(54)			

(Vdd)  
2

1 2  
(Current Mirror)

1 2 (Q11, Q12)

1 2 (Source)

1 2 (Q11, Q12), 1

1 (Q11) (Drain)

가

/ 3 (Q13), 2 (Q12)

EL EL , / EL 4 (Cathode Q1)

de)  
4)

가

가

가 .

2

/

1

2

10: 11:

Q11, Q12: 1, 2

R11, R12: 1, 2 가

12: Q13: 3

20: EL 30:

Q14: 4

(Current Mirror) IC(Integrated Circuit)

, LCD(Liquid Crystal Display)  
 가 CRT(Cathode Ray Tube) PDP(Plasma Display Panel), VFD(Visual Fluorescent Display), FED(Field Emission Display), LED(Light Emitting Diode), EL(Electro Luminescence)

가 .

EL LCD PDP, VFD , FED, LED,

, 가 .

, 가 .

, 가 , 가 .

, .

1 (1) , 1 2 (Q1, Q2) , 1 (Q1) (Vdd)  
 (2) , (2) (Source)가 (Drain)  
 / EL 3 (Q3) , 2 (Q2) EL (3) / EL 4 (3) ,  
 Q4) (Cathode)

(1) 1 2 (Q1, Q2) . , ,

(Q3) (1) 1 2 (Q1, Q2) (Vdd) 3  
 / EL (3)  
 , EL (3) 1 (Q1) (2)  
 , (2) EL (3)  
 EL (3)  
 , 3 (Q3) (Switch) (Dat  
 e)  
 , (1)  
 (Q3) EL (3) 4 (Q4) (1), (2) 3  
 (Sizing)  
 , (1) 1 2 (Q1, Q2) (Driving)  
 W/L(Width/Length)  
 , W/L 1:4 1:5 가 10 $\mu$ A W/L  
 40 $\mu$ A 50 $\mu$ A가  
 , ( EL )  
 가 , 가 가 가

1 1 2 (Vdd)  
 1 2 (Current Mirror)  
 (Source) (Q11, Q12), 1 2 (Q1, Q2)  
 1 (Q11) (Drain) 가 / 3 (Q13),  
 2 (Q12) EL (Cathode) EL  
 EL / 4 (Q14)  
 , Q11, Q12) W/L(Width/Length) 1:1 (   
 , 가 (Laser Trimming) 가 가  
 ,  
 ,  
 , EL  
 2

1 2 ( )  
 1 2 (Vdd) (Current Mirror)(11)  
 11, Q12) 1 2 (Q11, Q12) , 1 2 (11) 1 2 (Q  
 (Source) (Q11) (Drain) (11)  
 (12) , (Q13) , (12) 가 (11)  
 3 (Q13) , 2 (Q12) EL (20) , EL (20) (Cathode) (11)  
 EL (20) / 4 (Q14)  
 .  
 , 가 (Laser Trimming) 가 가  
 , 1 2 가 (R11, R2) .  
 , (11) 1 2 (Q11, Q12) .  
 , (11), (12) 3 (Q13)  
 (IC; Integrated Circuit)(10) , 4 (Q14) (30) .  
 , (10) (11) 1 2 (Q11, Q12)  
 1 2 가 (R1, R2) .  
 .  
 , 1 2 (Q11, Q12) (Vdd)  
 (12) (11) ( ) .  
 , (12) EL (20) .  
 , EL (20) (11) 3 (Q13)  
 , / .  
 , 3 (Q13) (Switch) (Date)  
 .  
 , EL (20) 3 (Q13) / (11)  
 가 4 (Q14) / .  
 , (11), (12) 3 (Q13)  
 EL (20) 4 (Q14) (Sizing) , W/L (1:1 )  
 .  
 , (11) 1 2 가 (R1, R2)  
 가 1:1 (R1, R2) , 1  
 2 가 (R1, R2) .  
 , (11) 1 2 (Q11, Q12) (Drivin  
 g) (10) 1 2 가 (R1, R2)  
 .  
 , (11) 1 2 (Q11, Q12) W/L(Width/Length) 1 1:N  
 가 1:N 2 가  
 (R1, R2) .  
 , 가 가  
 가 가  
 .

가  
가 . 가

가 .  
,  
.

(57)

1.  
1 2  
ent Mirror) 1 2 1 2 (Vdd) (Curr  
(Q11, Q12),  
1 2 (Q11, Q12) (Source)  
,  
1 (Q11) (Drain),  
가 / 3  
(Q13),  
2 (Q12)  
EL ,  
EL 4 (Cathode)  
/ (Q14) EL .

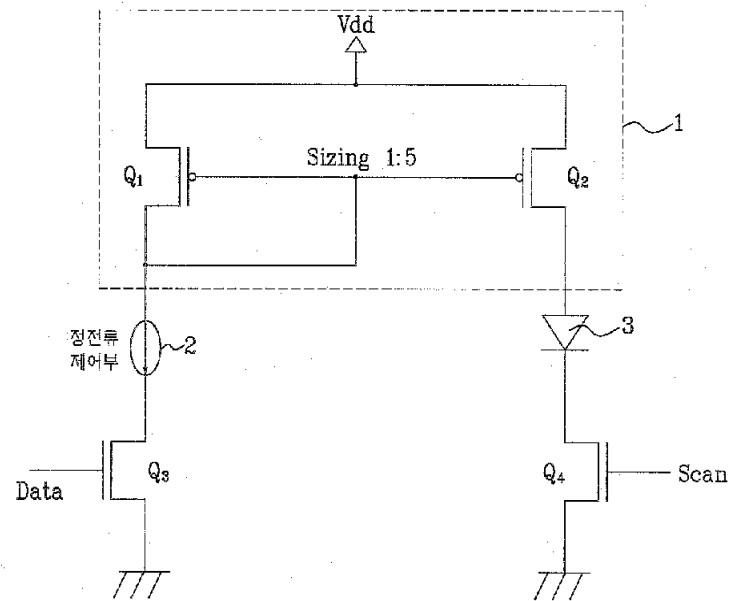
2.  
1 ,  
1 2 (Q11, Q12) W/L(Width/Length) 1:1  
.

3.  
1 ,  
1 2 (Q11, Q12) W/L(Width/Length) 1:N  
.

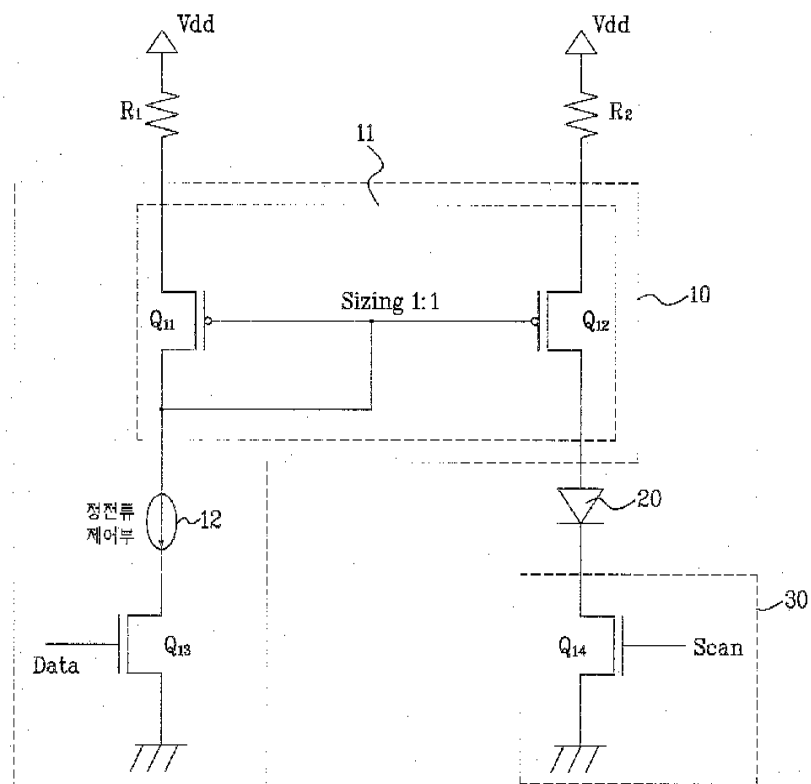
4.  
1 ,

가 (Laser Trimming) 가 가 .

1



2



专利名称(译)	用于平板显示装置的电流控制装置		
公开(公告)号	<a href="#">KR1020040037612A</a>	公开(公告)日	2004-05-07
申请号	KR1020020066166	申请日	2002-10-29
申请(专利权)人(译)	LG电子公司		
当前申请(专利权)人(译)	LG电子公司		
[标]发明人	KIM HAKSU		
发明人	KIM,HAKSU		
IPC分类号	G09G3/20		
代理人(译)	金勇 新昌		
其他公开文献	KR100480723B1		
外部链接	<a href="#">Espacenet</a>		

#### 摘要(译)

本发明涉及平板显示器的电流控制装置，其修正了平板显示器的电流控制装置中的集成电路的共晶相位误差。并且有机电致发光显示器包括第一和第二端子，其中形成输入电流镜的第一和第二晶体管（Q11，Q12），控制控制电流和驱动电流的比率的控制方法，以及提供的驱动电流从电流镜中，源极连接到恒流控制器，恒流控制器连接到第一晶体管（Q11）的漏极并控制电流镜的驱动电流，恒流控制器的输出端和源极连接第三晶体管（Q13）导通/截止数据信号输入到外部，第二晶体管（Q12）的漏极输入并辐射第一和第二端子中的相应连接电压源（Vdd）它具有通过改变无源器件的效果从外部开始，由于第四晶体管（Q14）连接到有机电致发光显示器的阴极并且来自有机电致发光显示器的辐射，其中输入到外部的扫描信号关闭，尽管共晶相位误差是发生集成电路并且驱动电流和控制电流的速率随着可调节而最小化电流的消耗，可以实现具有可靠性的集成电路。平板显示器/电流镜子。

