



(19)대한민국특허청(KR)
(12) 등록특허공보(B1)

(51) 。 Int. Cl. H05B 33/04 (2006.01)	(45) 공고일자 (11) 등록번호 (24) 등록일자	2007년01월24일 10-0672587 2007년01월16일
---	-------------------------------------	--

(21) 출원번호 (22) 출원일자 심사청구일자	10-2005-0127211 2005년12월21일 2005년12월21일	(65) 공개번호 (43) 공개일자
----------------------------------	---	------------------------

(73) 특허권자	엘지전자 주식회사 서울특별시 영등포구 여의도동 20번지
(72) 발명자	김홍규 경기 의왕시 왕곡동 신안포은아파트 103동 902호
(74) 대리인	김용인 심창섭

심사관 : 정두한

전체 청구항 수 : 총 8 항

(54) 유기 E L 디스플레이

(57) 요약

능동구동형 유기 EL 디스플레이에 관한 것으로, 캐소드를 포함한 유기 EL 디스플레이 전면에 형성되는 보호막과, 보호막 위에 형성되고 열 전도성 물질을 함유하는 접착제 또는 실런트(sealant)로 이루어진 열 방출층과, 열 방출층 위에 형성되는 보호 캡을 포함하여 구성될 수 있다.

대표도

도 2d

특허청구의 범위

청구항 1.

박막 트랜지스터, 애노드, 유기 EL 층, 캐소드를 포함하는 유기 EL 디스플레이에 있어서,

상기 캐소드를 포함한 유기 EL 디스플레이 전면에 형성되는 보호막;

상기 보호막 위에 형성되고, 열 전도성 물질을 함유하는 접착제 또는 실런트(sealant)로 이루어진 열 방출층;

상기 열 방출층 위에 형성되는 보호 캡을 포함하여 구성되는 것을 특징으로 하는 유기 EL 디스플레이.

청구항 2.

제 1 항에 있어서, 상기 열 방출층은 적어도 하나 이상의 금속물질들이 함유되는 것을 특징으로 하는 유기 EL 디스플레이.

청구항 3.

제 2 항에 있어서, 상기 금속물질은 Al, Fe, Ag 등과 같이 주기율표상에서 금속물질로 분류된 물질 혹은 이들의 합금을 하나 이상 함유하는 것을 특징으로 하는 유기 EL 디스플레이.

청구항 4.

제 1 항에 있어서, 상기 보호 캡은 유리 또는 플라스틱으로 이루어지는 것을 특징으로 하는 유기 EL 디스플레이.

청구항 5.

제 1 항에 있어서, 상기 보호 캡과 열방출층 사이에는 제 2 열방출층이 형성되는 것을 특징으로 하는 유기 EL 디스플레이.

청구항 6.

제 5 항에 있어서, 상기 제 2 열방출층은 열전도성 금속 또는 그들의 합금인 것을 특징으로 하는 유기 EL 디스플레이.

청구항 7.

제 5 항에 있어서, 상기 제 2 열방출층은 Al, Ag, Cu 중 어느 하나이거나 또는 이들의 합금인 것을 특징으로 하는 유기 EL 디스플레이.

청구항 8.

제 1 항에 있어서, 상기 보호막의 하부 또는 상부에는 박막형의 게터가 형성되는 것을 특징으로 하는 유기 EL 디스플레이.

명세서

발명의 상세한 설명

발명의 목적

발명이 속하는 기술 및 그 분야의 종래기술

본 발명은 유기 EL 디스플레이에 관한 것으로 특히 능동구동형 유기 EL 디스플레이에 관한 것이다.

일반적으로 유기 EL 디스플레이의 화소 영역은 화소를 스위칭 및 구동시키는 스위칭용 박막트랜지스터와 구동용 박막트랜지스터, 저장 커패시터(capacitor), 애노드(화소전극), 유기 발광층, 캐소드(공통전극)로 구성된다.

종래 기술에 따른 유기 EL 디스플레이의 제조방법을 설명하면 다음과 같다.

도 1a 내지 도 1c는 종래 기술에 따른 유기 EL 디스플레이의 제조 공정을 보여주는 단면도이다.

도 1a에 도시된 바와 같이, 먼저 유리 기판(1) 위에 다결정 실리콘 등으로 반도체층(2)을 형성하고, 상기 반도체층(2)을 패터닝하여 박막트랜지스터가 형성될 영역에만 남긴다.

그리고, 전면에 게이트 절연막(4)과 게이트 전극용 도전막을 차례로 형성하고, 상기 게이트 전극용 도전막을 패터닝하여 게이트 전극(5)을 형성한다.

이어, 게이트 전극(5)을 마스크로 상기 반도체층(2)에 보론(B)나 인(P) 등의 불순물을 주입하고 열처리하여 박막트랜지스터의 소오스/드레인 영역(3)을 형성한다.

다음, 전면에 층간 절연막(6)을 형성하고, 상기 박막트랜지스터의 소오스/드레인 영역(3)이 노출되도록 상기 층간 절연막(6)과 게이트 절연막(4)을 선택적으로 제거한다.

그리고, 상기 노출된 소오스/드레인 영역(3)에 각각 전기적으로 연결되도록 전극 라인(7)을 형성한다.

이어, 전면에 평탄화 절연막(8)을 형성하고, 상기 드레인 영역에 연결된 전극 라인(7)이 노출되도록 상기 평탄화 절연막(8)을 선택적으로 제거한다.

다음, 노출된 전극 라인(7)에 전기적으로 연결되도록 애노드(9)를 형성한다.

이어, 도 1b에 도시된 바와 같이, 이웃하는 애노드(9) 사이에 절연막(10)을 형성한다.

그리고, 전면에 정공 주입층(11), 정공 전달층(12), 발광층(13), 전자 전달층(14), 전자 주입층(15), 캐소드(16)를 차례로 형성한다.

다음, 도 1c에 도시된 바와 같이, 봉지재를 사용하여 게터(getter)를 갖는 보호 캡을 유기 EL 소자 상부에 봉지하고, 유리 기판 하부에 편광판을 접착제를 사용하여 부착함으로써, 유기 EL 디스플레이를 제작한다.

그러나, 이와 같은 방법으로 제작된 유기 EL 디스플레이는 휘도가 높을 경우, 열이 많이 발생한다.

특히, 20인치급 이상의 대형 디스플레이의 경우, 주로 TV용으로 사용하기 때문에 휘도가 상대적으로 높고, 그로 인해 발생하는 열의 양도 많아진다.

유기 EL 디스플레이에서, 열이 발생하는 부분은 박막 트랜지스터와 애노드-정공주입층 계면 부분이다.

그 중에서도 특히 박막 트랜지스터가 가장 많은 열을 발생하며, 이렇게 발생된 열이 유기물쪽으로 전달되어 유기물의 수명을 저하시킴으로써, 제품의 수명까지도 크게 단축시키는 결과를 초래한다.

따라서, 유기 EL 디스플레이의 수명 및 효율을 향상시키기 위해서는 이러한 열 문제를 해결해야 할 것이다.

발명이 이루고자 하는 기술적 과제

본 발명의 목적은 이러한 문제들을 해결하기 위한 것으로, 열 방출층을 사용하여 열을 쉽게 방출시킬 수 있는 유기 EL 디스플레이를 제공하는데 그 목적이 있다.

발명의 구성

본 발명에 따른 유기 EL 디스플레이는 캐소드를 포함한 유기 EL 디스플레이 전면면에 형성되는 보호막과, 보호막 위에 형성되고 열 전도성 물질을 함유하는 접착제 또는 실런트(sealant)로 이루어진 열 방출층과, 열 방출층 위에 형성되는 보호 캡을 포함하여 구성될 수 있다.

여기서, 열 방출층은 적어도 하나 이상의 금속물질들이 함유되고, 금속물질은 Al, Fe, Ag 등과 같이 주기율표상에서 금속 물질로 분류된 물질 혹은 이들의 합금을 하나 이상 함유할 수 있다.

그리고, 보호 캡은 유리 또는 플라스틱으로 이루어질 수 있다.

또한, 보호 캡과 열방출층 사이에는 제 2 열방출층이 더 형성될 수 있다.

여기서, 제 2 열방출층은 열전도성 금속 또는 그들의 합금일 수 있으며, 제 2 열방출층은 Al, Ag, Cu 등과 같은 금속물질중 어느 하나이거나 또는 그들의 합금일 수 있다.

그리고, 보호막의 하부 또는 상부에는 박막형의 게터가 더 형성될 수도 있다.

본 발명의 다른 목적, 특징 및 잇점들은 첨부한 도면을 참조한 실시예들의 상세한 설명을 통해 명백해질 것이다.

이하 본 발명의 바람직한 일 실시 예에 따른 구성 및 작용을 첨부된 도면을 참조하여 설명한다.

본 발명은 보호막과 보호 캡 사이에 접착제 또는 실런트와 같은 열 전도성의 열 방출층을 형성하여 내부의 열을 효과적으로 방출시킬 수 있다.

또한, 본 발명의 열방출층과 보호 캡 사이에 열 전도성 물질로 이루어진 제2 열방출층을 더 형성함으로써, 열 방출 효과를 더욱 높일 수 있다.

이와 같은 특징을 갖는 본 발명에 따른 유기 EL 디스플레이의 제조공정은 다음과 같다,

도 2a 내지 도 2e는 본 발명 제 1 실시예에 따른 유기 EL 디스플레이의 제조 공정을 보여주는 단면도이다.

도 2a에 도시된 바와 같이, 먼저 유리 기판(21) 위에 다결정 실리콘 등으로 반도체층(22)을 형성하고, 상기 반도체층(22)을 패터닝하여 박막트랜지스터가 형성될 영역에만 남긴다.

그리고, 전면에 게이트 절연막(24)과 게이트 전극용 도전막을 차례로 형성하고, 상기 게이트 전극용 도전막을 패터닝하여 게이트 전극(25)을 형성한다.

이어, 게이트 전극(25)을 마스크로 상기 반도체층(22)에 보론(B)나 인(P) 등의 불순물을 주입하고 열처리하여 박막트랜지스터의 소오스/드레인 영역(23)을 형성한다.

다음, 전면에 층간 절연막(26)을 형성하고, 상기 박막트랜지스터의 소오스/드레인 영역(23)이 노출되도록 상기 층간 절연막(26)과 게이트 절연막(24)을 선택적으로 제거한다.

그리고, 상기 노출된 소오스/드레인 영역(23)에 각각 전기적으로 연결되도록 전극 라인(27)을 형성한다.

이어, 전면에 평탄화 절연막(28)을 형성하고, 상기 드레인 영역에 연결된 전극 라인(27)이 노출되도록 상기 평탄화 절연막(28)을 선택적으로 제거한다.

다음, 노출된 전극 라인(27)에 전기적으로 연결되도록 애노드(29)를 형성한다.

여기서, 애노드(29)는 ITO, IZO 등과 같은 투명하고 일함수가 높은 전도성 물질을 사용한다.

이어, 도 2b에 도시된 바와 같이, 이웃하는 애노드(29) 사이에 절연막(30)을 형성한다.

그리고, 전면에 정공 주입층(31), 정공 전달층(32), 발광층(33), 전자 전달층(34), 전자 주입층(35), 캐소드(36)를 차례로 형성한다.

여기서, 캐소드(36)는 알루미늄 등과 같이 일함수가 낮은 전도성 물질을 사용한다.

다음, 도 2c에 도시된 바와 같이, 캐소드(36) 위에 유기물을 수분 또는 산소 등으로부터 보호하기 위한 보호막(37)을 형성한다.

여기서, 보호막(37)은 산화 실리콘, 질화 실리콘, 산화 알루미늄 등과 같은 무기물을 사용하여 단일층 또는 다층으로 형성할 수 있다.

이 때, 보호막(37)을 다층으로 형성하는 경우, 보호막(37)의 각층은 서로 다른 물질일 수 있다.

이어, 도 2d에 도시된 바와 같이, 보호막(37) 위에 열 전도성 물질을 함유하는 접착제 또는 실런트(sealant)로 이루어진 열 방출층(38)을 형성하고, 열 방출층(38) 위에 유리 또는 플라스틱 물질로 이루어지는 보호 캡(39)을 형성한다.

여기서, 열 방출층(38)은 적어도 하나 이상의 금속물질들이 함유될 수 있으며, 금속물질은 Al, Fe, Ag 등과 같이 주기율표 상에서 금속물질로 분류된 물질 혹은 이들의 합금을 하나 이상 함유할 수 있다.

다음, 도 2e에 도시된 바와 같이, 유리 기판(21) 하부에 편광판을 접착제를 사용하여 부착함으로써, 유기 EL 디스플레이를 제작한다.

도 3은 본 발명 제 2 실시예에 따른 유기 EL 디스플레이를 보여주는 단면도이다.

본 발명 제 2 실시예는 열 방출층(38)과 보호 캡(39) 사이에 열전도율이 우수한 제 2 열방출층(40)을 더 형성하여 열 방출 효과를 더 높이는 것이다.

도 3에 도시된 바와 같이, 본 발명 제 2 실시예는 접착제 또는 실런트로 이루어진 열 방출층(38) 위에 열전도율이 우수한 Al, Ag, Cu 등과 같은 금속물질 또는 이들의 합금으로 이루어진 제 2 열방출층(40)을 코팅하고, 제 2 열방출층(40) 위에 유리나 플라스틱으로 이루어진 보호 캡(39)을 형성한다.

본 발명 제 2 실시예는 열 방출층(38)과 제 2 열방출층(40)을 통해 열이 방출되므로, 열 방출 효과가 본 발명 제 1 실시예에 비해 더 효과적이다.

또한, 유기물을 수분 또는 산소 등으로부터 보호하기 위하여, 보호막(37)의 하부 또는 상부에는 박막형의 게터가 형성될 수도 있다.

이상 설명한 내용을 통해 당업자라면 본 발명의 기술사상을 일탈하지 아니하는 범위에서 다양한 변경 및 수정이 가능함을 알 수 있을 것이다.

따라서, 본 발명의 기술적 범위는 실시예에 기재된 내용으로 한정되는 것이 아니라 특허 청구의 범위에 의하여 정해져야 한다.

발명의 효과

이와 같이 형성되는 본 발명에 따른 유기 EL 디스플레이는 다음과 같은 효과가 있다.

본 발명은 박막 트랜지스터나 유기 EL 소자에서 발생하는 열을 분산시키거나, 외부로 빠져나가게 할 수 있기 때문에 열 문제로 인한 소자의 특성 저하를 막고 수명을 향상시킬 수 있다.

또한, 본 발명은 열 문제로 인한 소자의 특성을 막을 수 있으므로, 매우 얇고 대형의 유기 EL 디스플레이를 제작할 수 있으므로 제품의 경쟁력을 크게 향상시킬 수 있다.

이상 설명한 내용을 통해 당업자라면 본 발명의 기술 사상을 일탈하지 아니하는 범위에서 다양한 변경 및 수정이 가능함을 알 수 있을 것이다. 따라서, 본 발명의 기술적 범위는 실시예에 기재된 내용으로 한정되는 것이 아니라 특허 청구의 범위에 의하여 정해져야 한다.

도면의 간단한 설명

도 1a 내지 도 1c는 종래 기술에 따른 유기 EL 디스플레이의 제조 공정을 보여주는 단면도

도 2a 내지 도 2e는 본 발명 제 1 실시예에 따른 유기 EL 디스플레이의 제조 공정을 보여주는 단면도

도 3은 본 발명 제 2 실시예에 따른 유기 EL 디스플레이를 보여주는 단면도이다.

도면의 주요부분에 대한 부호의 설명

21 : 유리 기판 22 : 반도체층

23 : 소오스/드레인 영역 24 : 게이트 절연막

25 : 게이트 전극 26 : 층간 절연막

27 : 전극 라인 28 : 평탄화 절연막

29 : 애노드 30 : 절연막

31 : 정공 주입층 32 : 정공 전달층

33 : 발광층 34 : 전자 전달층

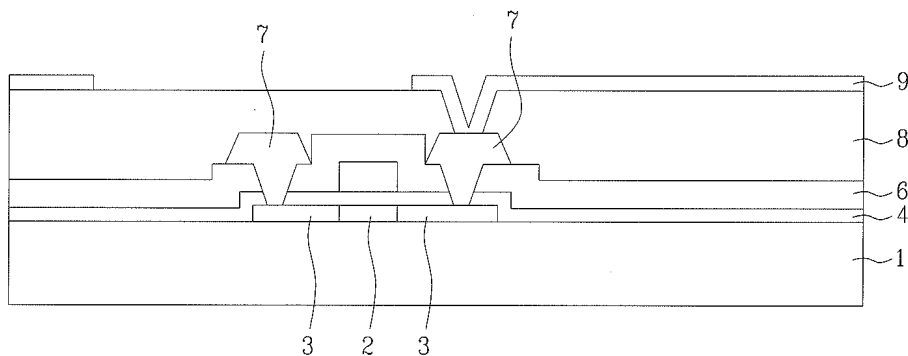
35 : 전자 주입층 36 : 캐소드

37 : 보호막 38 : 열 방출층

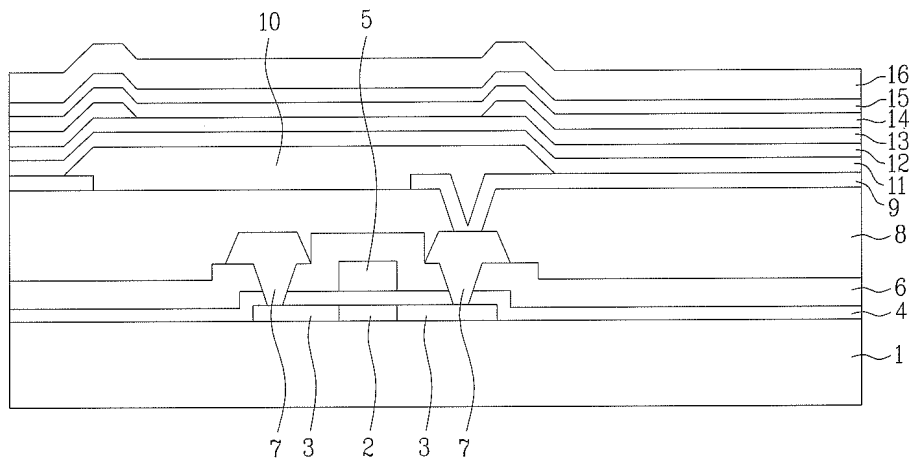
39 : 보호 캡 40 : 제 2 열방출층

도면

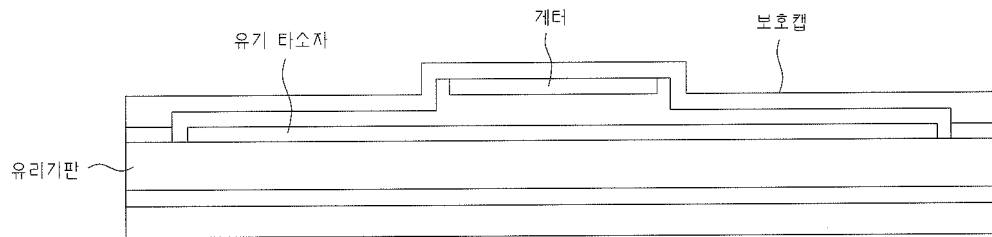
도면1a



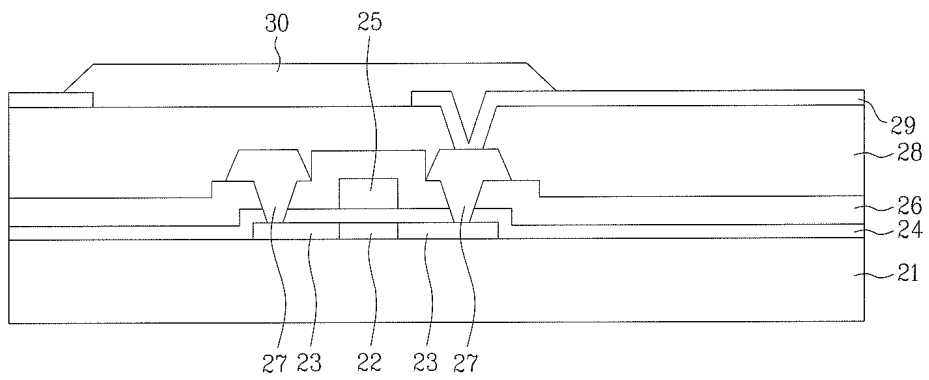
도면1b



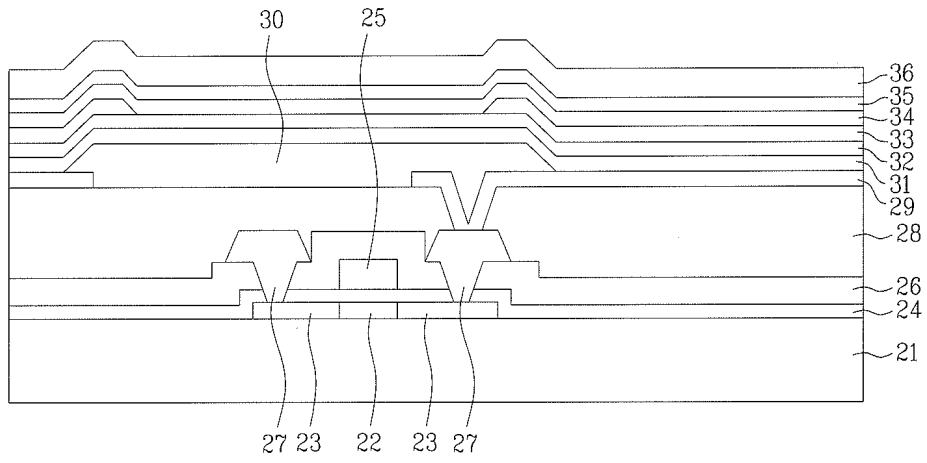
도면1c



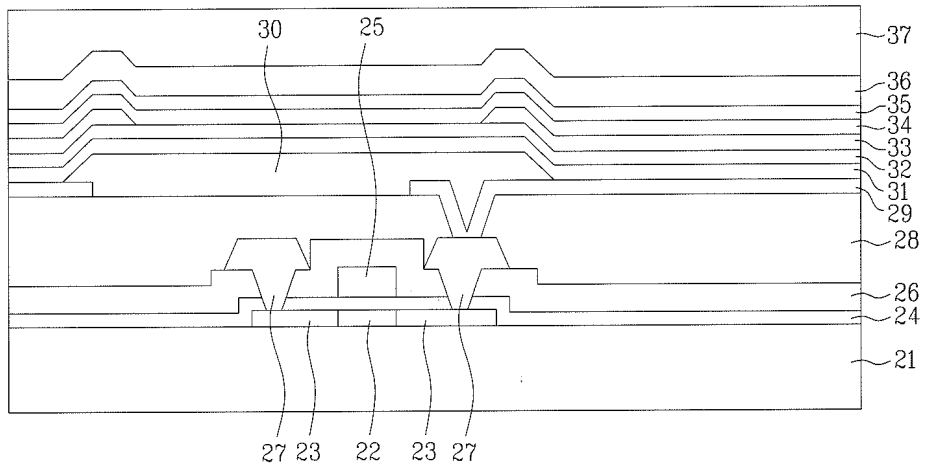
도면2a



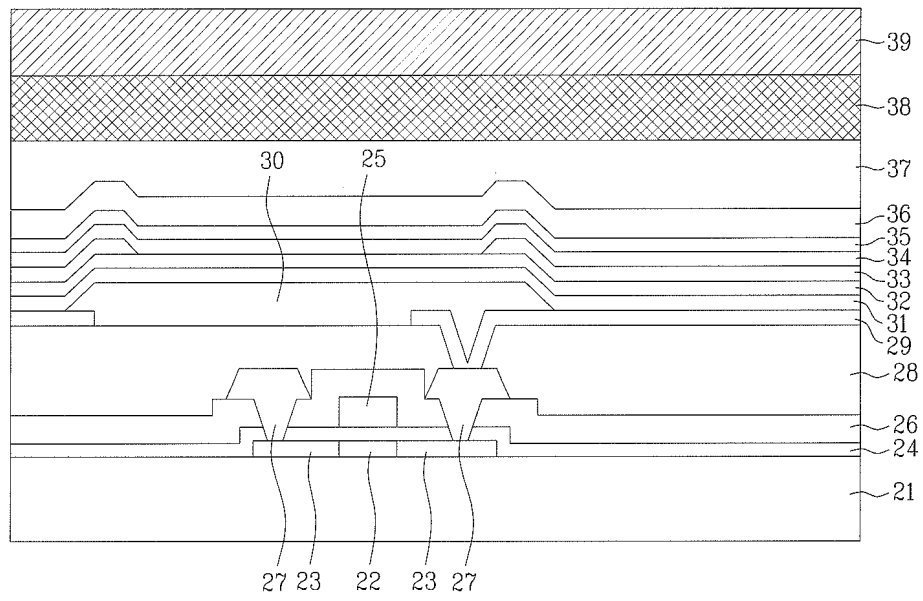
도면2b



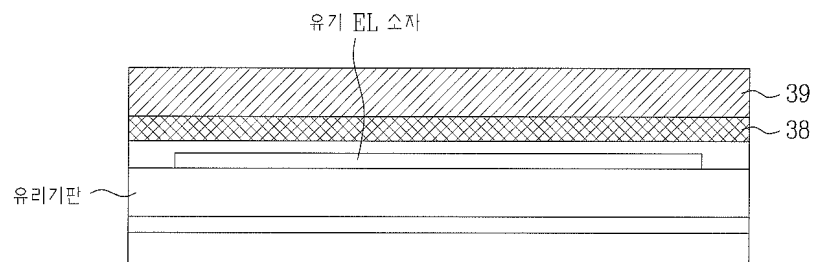
도면2c



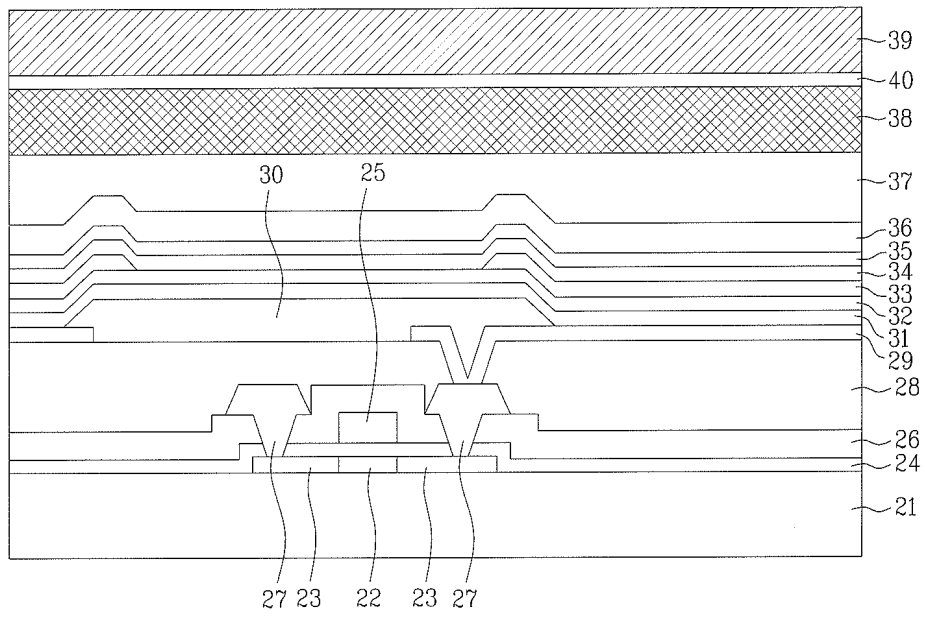
도면2d



도면2e



도면3



专利名称(译)	有机EL显示屏		
公开(公告)号	KR100672587B1	公开(公告)日	2007-01-24
申请号	KR1020050127211	申请日	2005-12-21
申请(专利权)人(译)	LG电子公司		
当前申请(专利权)人(译)	LG电子公司		
[标]发明人	KIM HONG GYU		
发明人	KIM,HONG GYU		
IPC分类号	H05B33/04		
CPC分类号	H01L23/34 H01L27/3241 H01L51/5012 H01L51/5237 H01L51/5246		
代理人(译)	金勇 新昌		
外部链接	Espacenet		

摘要(译)

提供有机EL (电致发光) 显示器以防止由于热引起的器件的特性劣化，并通过分散在有机EL器件处产生的热量或将热量散发到其外部来改善寿命。有机EL显示器包括薄膜晶体管，阳极 (29)，有机EL层和阴极 (36)。保护层 (37) 形成在包括阴极 (36) 的有机EL显示器的前表面上。散热层 (38) 形成在保护层 (37) 上，并且由包含导热材料的粘合剂或密封剂制成。并且，在散热层 (38) 上形成保护帽 (39)。

