

(11) 공개번호 10-2011-0098475
(43) 공개일자 2011년09월01일

(71) 출원인

삼성모바일디스플레이주식회사

경기도 용인시 기흥구 농서동 산24번지

(72) 발명자

유명환

경기 용인시 기흥구 농서동 산24번지

오춘열

경기도 군포시 당동 886 주공아파트 310동 1202호

(74) 대리인

팬코리아특허법인

(54) 유기 발광 표시 장치 및 그의 구동 방법

본 발명은 유기 발광 표시 장치 및 그 구동 방법에 관한 것으로서, 구체적으로 본 발명의 일 실시 예에 따른 유기 발광 표시 장치는 복수의 유기 발광 다이오드 및 상기 복수의 유기 발광 다이오드 각각에 구동 전류를 공급하는 복수의 구동 트랜지스터 각각을 포함하는 복수의 화소; 상기 복수의 화소 각각에 연결된 데이터 선을 통해, 유기 발광 다이오드에 이르는 구동 전류의 경로로 소정의 전류를 싱크 하는 동안 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 소정의 전압을 전달받아 상기 복수의 구동 트랜지스터 각각의 문턱 전압 및 상기 문턱 전압을 이용한 복수의 구동 트랜지스터 각각의 킥 백 전압을 구하여 입력 영상 데이터 신호에 따른 보상량을 결정하는 보상부; 상기 보상량을 전달받아 입력 영상 데이터 신호를 보정하여 보정된 영상 데이터 신호를 전달하는 타이밍 제어부; 및 상기 보정된 영상 데이터 신호에 기초하여 데이터 전압을 생성하고, 상기 복수의 화소에 상기 데이터 전압을 공급하는 데이터 구동부를 포함한다.

특허청구의 범위

청구항 1

복수의 유기 발광 다이오드 및 상기 복수의 유기 발광 다이오드 각각에 구동 전류를 공급하는 복수의 구동 트랜지스터 각각을 포함하는 복수의 화소;

상기 복수의 화소 각각에 연결된 데이터 선을 통해, 유기 발광 다이오드에 이르는 구동 전류의 경로로 소정의 전류를 싱크 하는 동안 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 소정의 전압을 전달받아 상기 복수의 구동 트랜지스터 각각의 문턱 전압 및 상기 문턱 전압을 이용한 복수의 구동 트랜지스터 각각의 킥 백 전압을 구하여 입력 영상 데이터 신호에 따른 보상량을 결정하는 보상부;

상기 보상량을 전달받아 입력 영상 데이터 신호를 보정하여 보정된 영상 데이터 신호를 전달하는 타이밍 제어부; 및

상기 보정된 영상 데이터 신호에 기초하여 데이터 전압을 생성하고, 상기 복수의 화소에 상기 데이터 전압을 공급하는 데이터 구동부를 포함하는 유기 발광 표시 장치.

청구항 2

제 1항에 있어서,

상기 보상량은 상기 복수의 구동 트랜지스터 각각의 문턱 전압 편차를 보상하는 영상 신호에 따른 전압값 및 상기 복수의 구동 트랜지스터 각각의 문턱 전압에 대응하는 킥 백 전압값인 유기 발광 표시 장치.

청구항 3

제 2항에 있어서,

상기 킥 백 전압값은, 소정의 계조 데이터 구간에서 상기 문턱 전압이 변화하는 경우 시프트된 문턱 전압 변화량에 대응하는 킥 백 전압값을 포함하는 유기 발광 표시 장치.

청구항 4

제 1항에 있어서,

상기 타이밍 제어부는, 입력 영상 데이터 신호를 상기 복수의 구동 트랜지스터 각각의 문턱 전압에 따른 보상량으로 보정한 후 상기 복수의 구동 트랜지스터 각각의 킥 백 전압으로 보정하여 상기 보정된 영상 데이터 신호를 생성하는 유기 발광 표시 장치.

청구항 5

제 1항에 있어서,

상기 보상부는,

상기 소정의 전류를 싱크 하는 적어도 하나 이상의 전류 싱크부,

상기 문턱 전압 및 킥 백 전압을 구하고 상기 보상량을 결정하는 제어부, 및

상기 소정의 전압을 전달받아 저장하고, 상기 결정된 보상량을 저장하는 메모리부를 포함하는 유기 발광 표시 장치.

청구항 6

제 5항에 있어서,

상기 전류 싱크부는,

소정의 제1 전류를 싱크 하는 제1 전류 싱크부 및 상기 제1 전류보다 전류값이 낮은 제2 전류를 싱크 하는 제2 전류 싱크부인 유기 발광 표시 장치.

청구항 7

제 6항에 있어서,

상기 제1 전류는 유기 발광 다이오드가 최대 휘도로 발광할 때 상기 유기 발광 다이오드에 흐르는 전류값인 유기 발광 표시 장치.

청구항 8

제 6항에 있어서,

상기 제1 전류 및 상기 제2 전류를 싱크 하는 동안, 복수의 구동 트랜지스터 각각의 게이트 전극에 제1 전압 및 제2 전압이 인가되고,

상기 제1 전압 및 제2 전압으로부터 상기 복수의 구동 트랜지스터 각각의 문턱 전압 및 이동도가 산출되는 유기 발광 표시 장치.

청구항 9

제 1항에 있어서,

상기 보상부는,

상기 복수의 화소 각각에 연결된 데이터 선을 통해 상기 복수의 유기 발광 다이오드 각각에 소정의 제3 전류를 공급하는 동안 상기 복수의 유기 발광 다이오드 각각의 구동 전압을 대응하는 데이터 선을 통해 전달받고,

상기 전달받은 구동 전압에 따라 상기 복수의 유기 발광 다이오드 각각의 열화 정도에 따른 보상량을 결정하는 유기 발광 표시 장치.

청구항 10

제 9항에 있어서,

상기 보상량은 상기 복수의 유기 발광 다이오드 각각의 열화로 인해 증가된 구동 전압에 대응하는 전압값인 유기 발광 표시 장치.

청구항 11

제 9항에 있어서,

상기 보상부는,

상기 제3 전류를 공급하는 전류 소스부를 더 포함하는 유기 발광 표시 장치.

청구항 12

제 1항에 있어서,

상기 유기 발광 표시 장치는 상기 보상부와 데이터 구동부 및 상기 복수의 화소 사이에 선택부를 더 포함하고,

상기 선택부는,

상기 복수의 화소 각각에 연결된 데이터 선에 접속되는 복수의 데이터 선택 스위치,

상기 복수의 데이터 선 각각에서 분기된 복수의 분기선의 접점에 접속되는 복수의 보상부 선택 스위치, 및

상기 복수의 데이터 선택 스위치 및 복수의 보상부 선택 스위치 각각의 스위칭 동작을 제어하는 복수의 선택 신호를 생성하여 전달하는 선택 구동부를 포함하는 유기 발광 표시 장치.

청구항 13

제 1항에 있어서,

상기 복수의 화소 각각은,

상기 복수의 유기 발광 다이오드 각각의 일 전극과 상기 복수의 화소 각각에 연결된 데이터 선 사이에 위치하는 복수의 제1 트랜지스터, 및

상기 복수의 화소 각각에 연결된 데이터 선과 상기 복수의 구동 트랜지스터 각각의 게이트 전극 사이에 위치하는 복수의 제2 트랜지스터를 더 포함하는 유기 발광 표시 장치.

청구항 14

제 13항에 있어서,

상기 복수의 제1 트랜지스터 및 복수의 제2 트랜지스터 각각이 턴 온 되는 동안, 소정의 전류를 싱크 하고 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 소정의 전압이 보상부에 전달되는 유기 발광 표시 장치.

청구항 15

제 13항에 있어서,

상기 복수의 제1 트랜지스터 각각이 턴 온 되고, 상기 복수의 제2 트랜지스터 각각이 턴 오프 되는 동안, 소정의 전류를 공급하고 상기 복수의 유기 발광 다이오드 각각의 구동 전압이 보상부에 전달되는 유기 발광 표시 장치.

청구항 16

제 13항에 있어서,

상기 복수의 제1 트랜지스터 각각이 턴 오프 되고, 상기 복수의 제2 트랜지스터 각각이 턴 온 되는 동안, 보정된 영상 데이터 신호에 기초한 데이터 전압이 복수의 화소 각각에 공급되는 유기 발광 표시 장치.

청구항 17

복수의 화소 각각에 대응하는 데이터 선을 통해 상기 복수의 화소 각각에 포함되는 구동 트랜지스터를 경유하여 유기 발광 다이오드에 이르는 구동 전류의 경로로 소정의 전류를 싱크 하는 동안 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 소정의 전압을 전달받는 단계;

상기 소정의 전압을 이용하여 상기 복수의 구동 트랜지스터 각각의 문턱 전압 및 상기 문턱 전압을 이용한 복수의 구동 트랜지스터 각각의 킥 백 전압을 구하여 입력 영상 데이터 신호에 따른 보상량을 결정하는 단계; 및

상기 보상량을 기초로 하여 입력 영상 데이터 신호를 보정하고, 보정된 영상 데이터 신호에 따른 데이터 전압을 생성하여 복수의 화소 각각에 전달하는 단계를 포함하는 유기 발광 표시 장치의 구동 방법.

청구항 18

제 17항에 있어서,

상기 보상량은 상기 복수의 구동 트랜지스터 각각의 문턱 전압 편차를 보상하는 영상 신호에 따른 전압값 및 상기 복수의 구동 트랜지스터 각각의 문턱 전압에 대응하는 킥 백 전압값인 유기 발광 표시 장치의 구동 방법.

청구항 19

제 18항에 있어서,

상기 킥 백 전압값은, 소정의 계조 데이터 구간에서 상기 문턱 전압이 변화하는 경우 시프트된 문턱 전압 변화량에 대응하는 킥 백 전압값을 포함하는 유기 발광 표시 장치의 구동 방법.

청구항 20

제 17항에 있어서,

상기 보상량을 기초로 하여 입력 영상 데이터 신호의 보정하는 것은,

상기 입력 영상 데이터 신호를 상기 복수의 구동 트랜지스터 각각의 문턱 전압에 따른 보상량으로 보정하는 단

계, 및

상기 보정 후 상기 복수의 구동 트랜지스터 각각의 킥 백 전압으로 보정하여 보정된 영상 데이터 신호를 생성하는 단계로 이루어지는 유기 발광 표시 장치의 구동 방법.

청구항 21

제 17항에 있어서,

상기 소정의 전압을 전달받는 단계는,

제1 전류를 싱크 하고, 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 제1 전압을 전달받는 단계, 및

상기 제1 전류보다 전류값이 낮은 제2 전류를 싱크 하고, 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 제2 전압을 전달받는 단계를 포함하는 유기 발광 표시 장치의 구동 방법.

청구항 22

제 21항에 있어서,

상기 제1 전류는 유기 발광 다이오드가 최대 휘도로 발광할 때 상기 유기 발광 다이오드에 흐르는 전류값인 유기 발광 표시 장치의 구동 방법.

청구항 23

제 17항에 있어서,

상기 소정의 전압을 전달받는 단계 이전 또는 이후에,

복수의 화소 각각에 대응하는 데이터 선을 통해 상기 복수의 화소 각각에 포함되는 복수의 유기 발광 다이오드 각각에 소정의 제3 전류를 공급하고, 상기 복수의 유기 발광 다이오드 각각의 구동 전압을 전달받는 단계, 및

상기 전달받은 구동 전압에 따라 상기 복수의 유기 발광 다이오드 각각의 열화 정도에 따른 보상량을 결정하는 단계를 더 포함하는 유기 발광 표시 장치의 구동 방법.

청구항 24

제 17항에 있어서,

상기 복수의 화소 각각에 대응하는 데이터 선을 통해 소정의 전압을 전달받는 단계 및 상기 복수의 화소 각각에 보정된 영상 데이터 신호에 따른 데이터 전압을 전달하는 단계는,

상기 복수의 데이터 선에 각각 접속되는 복수의 데이터 선택 스위치 및 상기 복수의 데이터 선 각각에서 분기된 복수의 분기선의 접점에 접속되는 복수의 보상부 선택 스위치를 포함하는 선택부의 스위칭 동작에 의해 제어되는 유기 발광 표시 장치의 구동 방법.

청구항 25

제 24항에 있어서,

상기 선택부는 상기 복수의 데이터 선택 스위치 및 복수의 보상부 선택 스위치 각각의 스위칭 동작을 제어하는 복수의 선택 신호를 생성하여 전달하는 선택 구동부를 더 포함하는 유기 발광 표시 장치의 구동 방법.

청구항 26

제 17항에 있어서,

상기 소정의 전압을 전달받는 단계가 수행되는 기간 동안, 상기 복수의 화소 각각의 구동 트랜지스터, 상기 복수의 유기 발광 다이오드 각각의 일 전극 및 상기 대응하는 데이터 선 사이에 연결된 복수의 화소 각각의 제1 트랜지스터, 및 상기 대응하는 데이터 선 및 상기 구동 트랜지스터의 게이트 전극 사이에 연결된 복수의 화소 각각의 제2 트랜지스터가 턴 온 되는 유기 발광 표시 장치의 구동 방법.

청구항 27

제 17항에 있어서,

상기 보정된 영상 데이터 신호에 따른 데이터 전압을 생성하여 복수의 화소 각각에 전달하는 단계가 수행되는 동안, 상기 복수의 유기 발광 다이오드 각각의 일 전극 및 상기 대응하는 데이터 선 사이에 연결된 복수의 화소 각각의 제1 트랜지스터가 턴 오프 되고, 상기 복수의 화소 각각의 구동 트랜지스터 및 상기 대응하는 데이터 선 및 상기 구동 트랜지스터의 게이트 전극 사이에 연결된 복수의 화소 각각의 제2 트랜지스터가 턴 온 되는 유기 발광 표시 장치의 구동 방법.

명세서

기술 분야

- [0001] 본 발명은 유기 발광 표시 장치 및 그의 구동 방법에 관한 것으로, 더욱 상세하게는 유기 발광 다이오드의 열화에 따른 이미지 스틱킹(Image Sticking)을 보상하고, 구동 트랜지스터의 문턱 전압 및 이동도와 무관하게 균일한 휘도의 영상을 표시하며, 박막 트랜지스터의 킥 백(kickback) 전압 발생에 따른 데이터 신호의 오차를 보상하는 유기 발광 표시 장치와 그의 구동 방법에 관한 것이다.

배경 기술

- [0002] 근래에 와서, 음극선관(Cathode Ray Tube)의 단점인 무게와 부피를 줄일 수 있는 각종 평판 표시 장치들이 개발되고 있다. 평판 장치로는 액정 표시 장치(Liquid Crystal Display: LCD), 전계 방출 표시 장치(Field Emission Display: FED), 플라즈마 표시 패널(Plasma Display Panel: PDP) 및 유기 발광 표시 장치(Organic Light Emitting Display Device) 등이 있다.
- [0003] 평판 표시 장치 중 유기 발광 표시 장치는 전자와 정공의 재결합에 의하여 빛을 발생하는 유기 발광 다이오드(Organic Light Emitting Diode, OLED)를 이용하여 영상을 표시하는 것으로서, 빠른 응답속도를 가짐과 동시에 낮은 소비전력으로 구동되고 발광효율, 휘도 및 시야각이 뛰어난 장점이 있어 주목받고 있다.
- [0004] 통상적으로, 유기 발광 표시 장치는 유기 발광 다이오드를 구동하는 방식에 따라 패시브 매트릭스형 유기 발광 표시 장치(PMOLED)와 액티브 매트릭스형 유기 발광 표시 장치(AMOLED)로 분류된다.
- [0005] 패시브 매트릭스형은 양극과 음극을 서로 직교하도록 형성하고 음극 라인과 양극 라인을 선택하여 구동하는 방식이고, 액티브 매트릭스형은 박막 트랜지스터와 커패시터를 각 픽셀 내에 집적하여 커패시터 용량에 의해 전압을 유지하도록 하는 구동 방식이다. 패시브 매트릭스형은 구조가 간단하고 염가이지만 대형 또는 고정밀도의 패널 실현이 곤란하다. 반면, 액티브 매트릭스형은 대형 및 고정밀도의 패널 실현이 가능하지만 그 제어방법이 기술적으로 어렵고 비교적 고가라는 문제가 있다.
- [0006] 해상도, 콘트라스트, 동작속도의 관점에서 단위 화소마다 선택하여 점등하는 액티브 매트릭스형 유기 발광 표시 장치(AMOLED)가 주류가 되고 있다.
- [0007] 유기 발광 다이오드의 열화에 의하여 발광 효율이 떨어져, 동일한 전류에 대해 발광 휘도가 떨어지는 문제점이 발생한다.
- [0008] 또한, 유기 발광 다이오드에 흐르는 전류를 제어하는 구동 트랜지스터의 문턱 전압 불균일 및 전자 이동도(electron mobility)의 편차 및 킥 백 전압에 따른 데이터 신호의 오차에 의하여 동일한 데이터 신호에 따라 유기 발광 다이오드에 흐르는 전류가 달라지는 문제점이 있다.
- [0009] 유기 발광 다이오드의 열화는 이미지 스틱킹(image-sticking)의 원인이 되고, 구동 트랜지스터의 특성 편차는 무라(mura)의 원인이 된다.

발명의 내용

해결하려는 과제

- [0010] 본 발명은 상기와 같은 문제점을 해결하기 위해 안출된 것으로서, 유기 발광 표시 장치의 화소들 각각의 트랜지스터의 문턱 전압 불균일과 전자 이동도의 편차로 인한 휘도의 불균일을 방지하고, 구동 트랜지스터의 킥 백 전

압 발생으로 인한 데이터 신호에 따른 전압 오차를 보상하여 화질을 향상시킬 수 있는 유기 발광 표시 장치 및 그 구동 방법을 제공하는 데 목적이 있다.

[0011] 또한 유기 발광 표시 장치의 화소들 각각에 포함되는 유기 발광 다이오드의 열화로 인한 이미지 스틱킹 현상을 보상함으로써 유기 발광 다이오드의 열화에 무관하게 목적하는 휘도를 구현할 수 있는 유기 발광 표시 장치와 그 구동 방법을 제공하는 데 다른 목적이 있다.

[0012] 본 발명이 이루고자 하는 기술적 과제들은 이상에서 언급한 기술적 과제들로 제한되지 않으며, 언급되지 않은 또 다른 기술적 과제들은 본 발명의 기재로부터 당해 분야에서 통상의 지식을 가진 자에게 명확하게 이해될 수 있을 것이다.

과제의 해결 수단

[0013] 상기 목적을 달성하기 위한 본 발명의 일 실시 예에 따른 유기 발광 표시 장치는 복수의 유기 발광 다이오드 및 상기 복수의 유기 발광 다이오드 각각에 구동 전류를 공급하는 복수의 구동 트랜지스터 각각을 포함하는 복수의 화소; 상기 복수의 화소 각각에 연결된 데이터 선을 통해, 유기 발광 다이오드에 이르는 구동 전류의 경로로 소정의 전류를 싱크 하는 동안 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 소정의 전압을 전달 받아 상기 복수의 구동 트랜지스터 각각의 문턱 전압 및 상기 문턱 전압을 이용한 복수의 구동 트랜지스터 각각의 킥 백 전압을 구하여 입력 영상 데이터 신호에 따른 보상량을 결정하는 보상부; 상기 보상량을 전달받아 입력 영상 데이터 신호를 보정하여 보정된 영상 데이터 신호를 전달하는 타이밍 제어부; 및 상기 보정된 영상 데이터 신호에 기초하여 데이터 전압을 생성하고, 상기 복수의 화소에 상기 데이터 전압을 공급하는 데이터 구동부를 포함한다.

[0014] 이때 상기 보상량은 상기 복수의 구동 트랜지스터 각각의 문턱 전압 편차를 보상하는 영상 신호에 따른 전압값 및 상기 복수의 구동 트랜지스터 각각의 문턱 전압에 대응하는 킥 백 전압값일 수 있다.

[0015] 상기 킥 백 전압값은, 소정의 계조 데이터 구간에서 상기 문턱 전압이 변화하는 경우 시프트된 문턱 전압 변화량에 대응하는 킥 백 전압값을 포함한다.

[0016] 상기 타이밍 제어부는, 입력 영상 데이터 신호를 상기 복수의 구동 트랜지스터 각각의 문턱 전압에 따른 보상량으로 보정한 후 상기 복수의 구동 트랜지스터 각각의 킥 백 전압으로 보정하여 상기 보정된 영상 데이터 신호를 생성할 수 있으나, 이러한 과정에 반드시 제한되는 것은 아니다.

[0017] 상기 실시 예에서 상기 보상부는, 상기 소정의 전류를 싱크 하는 적어도 하나 이상의 전류 싱크부, 상기 문턱 전압 및 킥 백 전압을 구하고 상기 보상량을 결정하는 제어부, 및 상기 소정의 전압을 전달받아 저장하고, 상기 결정된 보상량을 저장하는 메모리부를 포함할 수 있다.

[0018] 상기 전류 싱크부는, 소정의 제1 전류를 싱크 하는 제1 전류 싱크부 및 상기 제1 전류보다 전류값이 낮은 제2 전류를 싱크 하는 제2 전류 싱크부를 포함할 수 있다. 이때 상기 제1 전류의 전류값은 특별히 제한되지 않으나 유기 발광 다이오드가 최대 휘도로 발광할 때 상기 유기 발광 다이오드에 흐르는 전류값일 수 있다.

[0019] 상기 제1 전류 및 상기 제2 전류를 싱크 하는 동안, 복수의 구동 트랜지스터 각각의 게이트 전극에 제1 전압 및 제2 전압이 인가되고, 상기 제1 전압 및 제2 전압으로부터 상기 복수의 구동 트랜지스터 각각의 문턱 전압 및 이동도가 산출된다.

[0020] 본 발명의 일 실시 예에서 상기 보상부는, 상기 복수의 화소 각각에 연결된 데이터 선을 통해 상기 복수의 유기 발광 다이오드 각각에 소정의 제3 전류를 공급하는 동안 상기 복수의 유기 발광 다이오드 각각의 구동 전압을 대응하는 데이터 선을 통해 전달받고, 상기 전달받은 구동 전압에 따라 상기 복수의 유기 발광 다이오드 각각의 열화 정도에 따른 보상량을 결정할 수 있다. 이때 상기 보상량은 상기 복수의 유기 발광 다이오드 각각의 열화로 인해 증가된 구동 전압에 대응하는 전압값일 수 있다.

[0021] 본 발명의 일 실시 예에 따른 유기 발광 표시 장치에서, 상기 보상부는, 상기 제3 전류를 공급하는 전류 소스부를 더 포함할 수 있다.

[0022] 상기 유기 발광 표시 장치는 상기 보상부와 데이터 구동부 및 상기 복수의 화소 사이에 선택부를 더 포함하고, 상기 선택부는, 상기 복수의 화소 각각에 연결된 데이터 선에 접속되는 복수의 데이터 선택 스위치, 상기 복수의 데이터 선 각각에서 분기된 복수의 분기선의 접점에 접속되는 복수의 보상부 선택 스위치, 및 상기 복수의 데이터 선택 스위치 및 복수의 보상부 선택 스위치 각각의 스위칭 동작을 제어하는 복수의 선택 신호를 생성하

여 전달하는 선택 구동부를 포함한다.

- [0023] 상기 복수의 화소 각각은, 상기 복수의 유기 발광 다이오드 각각의 일 전극과 상기 복수의 화소 각각에 연결된 데이터 선 사이에 위치하는 복수의 제1 트랜지스터, 및 상기 복수의 화소 각각에 연결된 데이터 선과 상기 복수의 구동 트랜지스터 각각의 게이트 전극 사이에 위치하는 복수의 제2 트랜지스터를 더 포함할 수 있다.
- [0024] 상기 복수의 제1 트랜지스터 및 복수의 제2 트랜지스터 각각이 턴 온 되는 동안, 소정의 전류를 싱크 하고 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 소정의 전압이 보상부에 전달될 수 있다.
- [0025] 상기 복수의 제1 트랜지스터 각각이 턴 온 되고, 상기 복수의 제2 트랜지스터 각각이 턴 오프 되는 동안, 소정의 전류를 공급하고 상기 복수의 유기 발광 다이오드 각각의 구동 전압이 보상부에 전달될 수 있다.
- [0026] 또한 상기 복수의 제1 트랜지스터 각각이 턴 오프 되고, 상기 복수의 제2 트랜지스터 각각이 턴 온 되는 동안, 보정된 영상 데이터 신호에 기초한 데이터 전압이 복수의 화소 각각에 공급될 수 있다.
- [0027] 상기 목적을 달성하기 위한 본 발명의 일 실시 예에 따른 유기 발광 표시 장치의 구동 방법은 복수의 화소 각각에 대응하는 데이터 선을 통해 상기 복수의 화소 각각에 포함되는 구동 트랜지스터를 경유하여 유기 발광 다이오드에 이르는 구동 전류의 경로로 소정의 전류를 싱크 하는 동안 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 소정의 전압을 전달받는 단계; 상기 소정의 전압을 이용하여 상기 복수의 구동 트랜지스터 각각의 문턱 전압 및 상기 문턱 전압을 이용한 복수의 구동 트랜지스터 각각의 킥 백 전압을 구하여 입력 영상 데이터 신호에 따른 보상량을 결정하는 단계; 및 상기 보상량을 기초로 하여 입력 영상 데이터 신호를 보정하고, 보정된 영상 데이터 신호에 따른 데이터 전압을 생성하여 복수의 화소 각각에 전달하는 단계를 포함한다.
- [0028] 상기 보상량은 상기 복수의 구동 트랜지스터 각각의 문턱 전압 편차를 보상하는 영상 신호에 따른 전압값 및 상기 복수의 구동 트랜지스터 각각의 문턱 전압에 대응하는 킥 백 전압값일 수 있다.
- [0029] 상기 킥 백 전압값은, 소정의 제조 데이터 구간에서 상기 문턱 전압이 변화하는 경우 시프트된 문턱 전압 변화량에 대응하는 킥 백 전압값을 포함할 수 있다.
- [0030] 상기 보상량을 기초로 하여 입력 영상 데이터 신호의 보정하는 것은, 상기 입력 영상 데이터 신호를 상기 복수의 구동 트랜지스터 각각의 문턱 전압에 따른 보상량으로 보정하는 단계, 및 상기 보정 후 상기 복수의 구동 트랜지스터 각각의 킥 백 전압으로 보정하여 보정된 영상 데이터 신호를 생성하는 단계로 이루어진다.
- [0031] 상기 소정의 전압을 전달받는 단계는, 제1 전류를 싱크 하고, 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 제1 전압을 전달받는 단계, 및 상기 제1 전류보다 전류값이 낮은 제2 전류를 싱크 하고, 상기 복수의 구동 트랜지스터 각각의 게이트 전극에 인가되는 제2 전압을 전달받는 단계를 포함한다.
- [0032] 이때 상기 제1 전류는 유기 발광 다이오드가 최대 휘도로 발광할 때 상기 유기 발광 다이오드에 흐르는 전류값일 수 있다.
- [0033] 본 발명의 일 실시 예에 따른 구동 방법은 상기 소정의 전압을 전달받는 단계 이전 또는 이후에, 복수의 화소 각각에 대응하는 데이터 선을 통해 상기 복수의 화소 각각에 포함되는 복수의 유기 발광 다이오드 각각에 소정의 제3 전류를 공급하고, 상기 복수의 유기 발광 다이오드 각각의 구동 전압을 전달받는 단계, 및 상기 전달받은 구동 전압에 따라 상기 복수의 유기 발광 다이오드 각각의 열화 정도에 따른 보상량을 결정하는 단계를 더 포함할 수 있다.
- [0034] 상기 복수의 화소 각각에 대응하는 데이터 선을 통해 소정의 전압을 전달받는 단계 및 상기 복수의 화소 각각에 보정된 영상 데이터 신호에 따른 데이터 전압을 전달하는 단계는, 상기 복수의 데이터 선에 각각 접속되는 복수의 데이터 선택 스위치 및 상기 복수의 데이터 선 각각에서 분기된 복수의 분기선의 접점에 접속되는 복수의 보상부 선택 스위치를 포함하는 선택부의 스위칭 동작에 의해 제어된다.
- [0035] 상기 선택부는 상기 복수의 데이터 선택 스위치 및 복수의 보상부 선택 스위치 각각의 스위칭 동작을 제어하는 복수의 선택 신호를 생성하여 전달하는 선택 구동부를 더 포함할 수 있다.
- [0036] 상기 소정의 전압을 전달받는 단계가 수행되는 기간 동안, 상기 복수의 화소 각각의 구동 트랜지스터, 상기 복수의 유기 발광 다이오드 각각의 일 전극 및 상기 대응하는 데이터 선 사이에 연결된 복수의 화소 각각의 제1 트랜지스터, 및 상기 대응하는 데이터 선 및 상기 구동 트랜지스터의 게이트 전극 사이에 연결된 복수의 화소 각각의 제2 트랜지스터가 턴 온 될 수 있다.

[0037] 또한 상기 보정된 영상 데이터 신호에 따른 데이터 전압을 생성하여 복수의 화소 각각에 전달하는 단계가 수행되는 동안, 상기 복수의 유기 발광 다이오드 각각의 일 전극 및 상기 대응하는 데이터 선 사이에 연결된 복수의 화소 각각의 제1 트랜지스터가 턴 오프 되고, 상기 복수의 화소 각각의 구동 트랜지스터 및 상기 대응하는 데이터 선 및 상기 구동 트랜지스터의 게이트 전극 사이에 연결된 복수의 화소 각각의 제2 트랜지스터가 턴 온 될 수 있다.

발명의 효과

[0038] 본 발명에 의하면 유기 발광 표시 장치에서 화소들 각각의 트랜지스터의 문턱 전압 불균일과 전자 이동도의 편차 및 킥 백 전압 발생으로 인한 데이터 신호에 따른 전압의 편차로 인한 휘도의 불균일을 방지하여 화질을 향상시킬 수 있다.

[0039] 또한 본 발명에 의하면 유기 발광 표시 장치의 화소들 각각에 포함되는 유기 발광 다이오드의 열화로 인한 이미지 스틱킹을 보상함으로써 유기 발광 다이오드의 열화에 무관하게 목적하는 휘도로 화면을 표시할 수 있다.

도면의 간단한 설명

[0040] 도 1은 본 발명의 일 실시 예에 의한 유기 발광 표시 장치의 블록도이다.
 도 2는 도 1에 도시된 일부 구성과 화소의 일 실시 예에 의한 회로도를 나타낸 도면이다.
 도 3 내지 도 6은 화소 및 선택부로 공급되는 일 실시 예에 의한 구동 파형을 나타내는 도면이다.
 도 7은 도 1에 도시된 화소의 다른 일 실시 예에 의한 회로도를 나타낸 도면이다.
 도 8은 도 7의 화소로 공급되는 일 실시 예에 의한 구동 파형을 나타낸 도면이다.
 도 9는 본 발명의 일 실시 예에 의한 화소의 트랜지스터의 문턱 전압 변화에 따른 킥 백 전압의 경향을 나타낸 그래프이다.
 도 10은 본 발명의 일 실시 예에 의한 유기 발광 표시 장치의 제조별 전류 곡선을 나타내는 그래프이다.

발명을 실시하기 위한 구체적인 내용

[0041] 이하, 첨부한 도면을 참고로 하여 본 발명의 실시 예들에 대하여 본 발명이 속하는 기술 분야에서 통상의 지식을 가진 자가 용이하게 실시할 수 있도록 상세히 설명한다. 본 발명은 여러 가지 상이한 형태로 구현될 수 있으며 여기에서 설명하는 실시 예들에 한정되지 않는다.

[0042] 또한, 여러 실시 예들에 있어서, 동일한 구성을 가지는 구성요소에 대해서는 동일한 부호를 사용하여 대표적으로 제1 실시 예에서 설명하고, 그 외의 실시 예에서는 제1 실시 예와 다른 구성에 대해서만 설명하기로 한다.

[0043] 본 발명을 명확하게 설명하기 위해서 설명과 관계없는 부분은 생략하였으며, 명세서 전체를 통하여 동일 또는 유사한 구성요소에 대해서는 동일한 참조 부호를 붙이도록 한다.

[0044] 명세서 전체에서, 어떤 부분이 다른 부분과 "연결"되어 있다고 할 때, 이는 "직접적으로 연결"되어 있는 경우뿐 아니라, 그 중간에 다른 소자를 사이에 두고 "전기적으로 연결"되어 있는 경우도 포함한다. 또한 어떤 부분이 어떤 구성요소를 "포함"한다고 할 때, 이는 특별히 반대되는 기재가 없는 한 다른 구성요소를 제외하는 것이 아니라 다른 구성요소를 더 포함할 수 있는 것을 의미한다.

[0045] 도 1은 본 발명의 일 실시 예에 의한 유기 발광 표시 장치의 블록도이다.

[0046] 본 발명의 일 실시 예에 따른 유기 발광 표시 장치는 표시부(10), 주사 구동부(20), 데이터 구동부(30), 감지 구동부(40), 타이밍 제어부(50), 보상부(60), 및 선택부(70)를 포함한다.

[0047] 표시부(10)는 복수의 화소(100)가 배열되고 각 화소(100) 각각에 데이터 구동부(30)로부터 전달되는 데이터 신호에 따른 구동 전류의 흐름에 대응하는 빛을 발광하는 유기 발광 다이오드(도 3의 OLED)를 포함한다.

[0048] 상기 화소(100) 각각에 행 방향으로 형성되고 주사 신호를 전달하는 복수의 주사선(S1, S2, ..., Sn), 발광 제어 신호를 전달하는 복수의 발광 제어선(EM1, EM2, ..., EMn), 및 감지 신호를 전달하는 복수의 감지선(SE1, SE2, ..., SEn)이 배열된다. 또한, 상기 화소(100) 각각에 열 방향으로 형성되고 데이터 신호를 전달하는 복수의 데이터 선(D1, D2, ..., Dm)이 배열된다. 복수의 데이터 선(D1, D2, ..., Dm)은 대응하는 데이터 신호 이외에 화소 각

각에 포함된 유기 발광 다이오드의 열화 정도에 따른 유기 발광 다이오드의 구동 전압과 구동 트랜지스터의 문턱 전압 및 이동도를 산출해 낼 수 있는 구동 트랜지스터의 게이트 전극에 걸리는 전압을 선택적으로 더 전달할 수 있다.

- [0049] 표시부(10)는 복수의 화소 각각에 구동 전류를 공급하기 위해 필요한 제1 전원 전압(ELVDD)과 제2 전원 전압(ELVSS)을 전원 공급 장치(미도시)에서 전달받는다.
- [0050] 주사 구동부(20)는 표시부(10)에 주사 신호를 인가하는 수단으로서, 복수의 주사선(S1, S2, ... Sn)과 연결되어 복수의 주사 신호 각각을 복수의 주사선 중 대응하는 주사선에 전달한다.
- [0051] 또한 주사 구동부(20)는 표시부(10)에 발광 제어 신호를 인가하는 수단으로서, 복수의 발광 제어선(EM1, EM2, ... EMn)과 연결되어 복수의 발광 제어 신호 각각을 복수의 발광 제어선 중 대응하는 발광 제어선에 전달한다.
- [0052] 본 발명의 실시 예에서는 주사 구동부(20)가 복수의 발광 제어 신호를 복수의 주사 신호와 함께 생성하여 전달하는 것으로 설명하고 있으나, 본 발명이 이에 한정되는 것은 아니다. 즉, 본 발명의 다른 실시 예에 따른 표시 장치는 발광 제어 구동부를 별도로 포함할 수 있다.
- [0053] 감지 구동부(40)는 표시부(10)에 감지 신호를 인가하는 수단으로서, 복수의 감지선(SE1, SE2, ... SEn)과 연결되어 복수의 감지 신호 각각을 복수의 감지선 중 대응하는 감지선에 전달한다.
- [0054] 데이터 구동부(30)는 표시부(10)에 데이터 신호를 전달하는 수단으로, 데이터 구동부(30)는 타이밍 제어부(50)로부터 영상 데이터 신호를 전달받아 복수의 데이터 신호를 생성하고, 복수의 주사 신호 각각이 대응하는 주사선에 전달되는 시점에 동기되어 복수의 데이터 선(D1, D2, ... Dm)에 대응하는 복수의 데이터 신호를 전달한다. 그러면 표시부(10)에 포함된 복수의 화소(100) 중에서 주사 신호가 전달된 한 행의 복수의 화소에 데이터 구동부(30)에서 출력된 복수의 데이터 신호가 전달된다. 그러면, 복수의 화소 각각의 유기 발광 다이오드에는 대응하는 데이터 신호에 따르는 구동 전류가 흐른다.
- [0055] 보상부(60)는 복수의 화소 각각에 포함된 복수의 유기 발광 다이오드의 구동 전압을 검출하고, 그에 따라 복수의 유기 발광 다이오드 각각의 열화 정도(이하 열화도)를 감지하고, 감지된 열화도를 보상하기 위한 데이터 신호 보상량을 결정한다. 이때, 데이터 신호 보상량은 감지된 열화도 및 데이터 신호에 따라 결정된다.
- [0056] 또한 보상부(60)는 복수의 화소 각각에 포함된 복수의 구동 트랜지스터 각각의 게이트 전극에 걸리는 전압을 센싱하고, 이로부터 복수의 구동 트랜지스터의 각각의 문턱 전압과 이동도에 대한 편차를 보상하기 위하여 각 구동 트랜지스터의 문턱 전압 및 이동도를 산출한다. 보상부(60)는 상기 산출된 복수의 구동 트랜지스터의 문턱 전압을 이용하여 복수의 구동 트랜지스터의 게이트 전극에서 발생하는 킥 백 전압값을 산출할 수 있다.
- [0057] 보상부(60)는 상기 산출된 구동 트랜지스터 각각의 문턱 전압 및 이동도를 기초로 하여 이들 값의 편차와 무관하게 데이터 신호에 대응하는 목표 휘도로 유기 발광 다이오드가 발광할 수 있도록 데이터 신호 보상량을 결정한다. 목표 휘도란 기준으로 설정된 문턱 전압 및 이동도를 가지는 구동 트랜지스터에 해당 데이터 신호가 전달되었을 때 발생하는 전류가 유기 발광 다이오드에 흐를 때 발생하는 휘도이다.
- [0058] 보상부(60)는 복수의 화소 각각의 유기 발광 다이오드 각각에 대해서 복수의 영상 데이터 신호 각각에 대응하는 데이터 신호 보상량을 저장하고 있다. 보상부(60)는 타이밍 제어부(50)에 데이터 신호 보상량을 전달하고, 타이밍 제어부(50)는 영상 신호에 대응하는 영상 데이터 신호에 대응하는 데이터 신호 보상량을 더해 보상된 영상 데이터 신호를 생성한다. 구체적으로 영상 데이터 신호는 한 화소의 계조를 나타내는 8비트 단위의 디지털 신호가 연속적으로 배열된 디지털 신호일 수 있다. 타이밍 제어부(50)는 8비트 단위의 디지털 신호 각각에 대응하는 데이터 신호 보상량을 더해 다른 비트 수 예를 들면, 10비트 단위의 디지털 신호로 생성할 수 있다. 그러면, 영상 데이터 신호는 10비트 단위의 디지털 신호가 연속적으로 배열된 신호가 된다.
- [0059] 이때 타이밍 제어부(50)는 보상된 영상 데이터 신호에 보상부(60)에서 전달받은 킥 백 전압을 적용하여 다시 한번 영상 데이터 신호 보정을 수행한다. 상기 킥 백 전압값은 해당 화소(100)에서 계산된 구동 트랜지스터의 문턱 전압의 전압값에 따라 결정되는 값으로, 화소의 구동 트랜지스터의 문턱 전압과 킥 백 전압간의 상관 관계에 따라 결정될 수 있다. 두 전압 사이의 상관 관계는 실험적인 방법에 따라 산출된 결과를 바탕으로 룩업 테이블 또는 소정의 연산식으로 나타낼 수 있다. 본 발명의 실시 예에서는 구동 트랜지스터의 문턱 전압과 킥 백 전압간의 관계가 보상부(60)에 룩업 테이블 형태로 저장되어 있다. 그러나 본 발명이 이에 한정되는 것은 아니다. 보상부(60)는 룩업 테이블에서 산출된 킥 백 전압을 보상하기 위한 데이터 신호 보상량을 결정하여 타이밍 제어

부(50)로 전달한다. 이때, 앞서 언급한 구동 트랜지스터의 문턱 전압 및 이동도 편차를 보상하기 위한 데이터 신호 보상량에 킷 백 전압을 보상하기 위한 데이터 신호 보상량이 반영되어 하나의 데이터 신호 보상량이 타이밍 제어부(50)로 전달될 수 있다. 물론 각각 별개로 타이밍 제어부(50)에 전달되고, 타이밍 제어부(50)가 두 데이터 신호 보상량을 고려하여 영상 데이터 신호를 생성할 수도 있다.

- [0060] 따라서, 킷 백 전압에 대한 각 화소별 특업 테이블이 각 계조 데이터별로 필요하게 되는 문제점을 극복하고, 계산된 구동 트랜지스터의 문턱 전압에 해당하는 킷 백 전압값만 인가하여 영상 데이터 신호를 보상할 수 있는 장점이 있다.
- [0061] 선택부(70)는 복수의 데이터 선(도면 미도시, 이하 '데이터 선택 스위치'라 함), 복수의 데이터 선(D1, D2, ..., Dm) 각각에서 분기된 복수의 분기선을 보상부(60)에 연결시키는 복수의 선택 스위치(도면 미도시, 이하 '보상부 선택 스위치'라 함), 및 상기 복수의 데이터 선택 스위치 및 복수의 보상부 선택 스위치를 제어하는 복수의 선택 신호를 생성하여 전달하는 선택 구동부(75)를 포함한다.
- [0062] 복수의 데이터 선택 스위치는 표시 장치가 영상을 표시하는 기간(이하 '영상 표시 기간'이라 함) 동안 데이터 구동부(30)로부터 출력되는 복수의 데이터 신호를 복수의 데이터 선에 전달한다. 즉, 영상 표시 기간 동안 복수의 데이터 선택 스위치는 모두 턴 온 상태이다.
- [0063] 복수의 보상부 선택 스위치는 유기 발광 다이오드의 구동 전압을 측정하는 기간, 및 문턱 전압의 특성 편차를 산출하기 위해 복수의 구동 트랜지스터 각각의 게이트 전압을 전달받는 기간(이하 두 기간을 합해 '감지 기간'이라 함) 동안 복수의 데이터 선 각각을 보상부(60)에 연결한다. 복수의 보상부 선택 스위치는 영상 표시 기간 동안 모두 턴 오프 상태이다. 또한 복수의 보상부 선택 스위치는 감지 기간 동안 순차적으로 턴 온 된다.
- [0064] 선택 구동부(75)는 타이밍 제어부(50)로부터 선택 구동 제어 신호를 전달받아 복수의 데이터 선택 스위치의 스위칭 동작을 제어하는 복수의 제1 선택 신호 또는 복수의 보상부 선택 스위치의 스위칭 동작을 제어하는 복수의 제2 선택 신호를 생성할 수 있다. 본 발명의 일 실시 예에 따른 구동 타이밍에 대응하는 선택부(70)에 대한 설명은 이후 도 2의 설명에서 상세히 기술하도록 한다.
- [0065] 영상 표시 기간 동안 복수의 데이터 선택 스위치는 복수의 제1 선택 신호에 의해 턴 온 상태이므로, 복수의 화소 중 소정의 화소 행에 포함된 복수의 화소 각각은 대응하는 데이터 선으로부터 전달되는 데이터 신호에 따른 구동 전류로 발광한다.
- [0066] 감지 기간 동안, 복수의 보상부 선택 스위치는 복수의 제2 선택 신호에 따라 순차적으로 턴 온 된다. 소정의 화소 열에 감지 신호가 전달되어 있는 기간 동안, 복수의 데이터 선에서 분기된 복수의 분기선 각각은 순차적으로 턴 온 되는 보상부 선택 스위치를 통해 보상부(60)에 연결된다. 그러면, 감지 신호가 전달된 화소 열의 복수의 화소 각각이 보상부(60)에 연결된다. 이와 같은 동작은 복수의 감지선(SE1, SE2, ..., SEN) 및 대응하는 화소 열의 복수의 화소에 대하여 반복적으로 수행된다. 따라서 감지 신호가 전달된 복수의 화소 각각에 대한 정보는 대응하는 제2 선택 신호에 따라 보상부(60)로 전달된다. 이때, 화소에 대한 정보는 유기 발광 다이오드의 구동 전압, 이동도 또는 구동 트랜지스터의 게이트 전극에 걸린 전압이다.
- [0067] 타이밍 제어부(50)는 주사 구동부(20), 데이터 구동부(30), 감지 구동부(40), 및 선택부(70)에 포함되는 선택 구동부(75)와 연결되고, 외부로부터의 영상 신호, 동기 신호, 클럭 신호를 전달받아 주사 구동부(20), 데이터 구동부(30), 감지 구동부(40), 및 선택부(70)에 포함되는 선택 구동부(75) 각각을 제어하는 제어 신호를 생성하여 각각 전달한다.
- [0068] 타이밍 제어부(50)는 적색, 청색, 녹색의 성분을 갖는 영상 신호(RGB Image signal)를 입력받고, 보상부(60)로부터 전달된 데이터 신호 보상량을 이용하여 영상 데이터 신호를 생성한다.
- [0069] 이때, 타이밍 제어부(50)는 구동 트랜지스터의 문턱 전압, 이동도 및 유기 발광 다이오드의 구동 전압에 대한 편차를 보상하기 위한 데이터 신호 보상량, 및 구동 트랜지스터의 킷 백 전압값 편차를 보상하기 위한 데이터 신호 보상량을 영상 신호에 반영하여 영상 데이터 신호를 생성한다. 영상 데이터 신호가 데이터 구동부(30)에 전달되고, 데이터 구동부(30)는 영상 데이터 신호에 따른 복수의 데이터 신호를 표시부(10)의 복수의 화소에 전달한다. 그러면, 전체 화소는 복수의 구동 트랜지스터의 문턱 전압, 이동도, 및 킷 백 전압의 편차 및 유기 발광 다이오드의 열화에 의한 편차가 보상된 전류에 따라 발광한다.
- [0070] 구체적으로 본 발명의 일 실시 예에 따른 유기 발광 표시 장치의 일부 구성과 화소의 회로도를 도 2에 상세히 나타내었다.

- [0071] 도 2에는 도 1의 유기 발광 표시 장치의 각 구성 중 특히 보상부(60)를 포함한 일부 구성을 상세히 나타내었고, 복수의 데이터 선 중 대응하는 데이터 선(Dm)에 연결된 화소(100)의 회로도를 나타낸 것이다.
- [0072] 도 2에 도시된 화소(100)는 도 1에 도시된 표시부(10)에 포함된 복수의 화소 중 n 번째 화소 행과 m 번째 화소 열에 해당하는 위치의 화소를 대표적으로 나타낸 것이다.
- [0073] 도 2의 실시 예에 따른 화소(100)는 유기 발광 다이오드(Organic Light Emitting Diode, OLED), 구동 트랜지스터(M1), 제1 트랜지스터(M3), 제2 트랜지스터(M2), 제3 트랜지스터(M4), 및 스토리지 커패시터(Cst)를 포함한다.
- [0074] 화소(100)는 애노드 전극에 유입되는 구동 전류에 따라 그에 대응하여 발광하는 유기 발광 다이오드(OLED)와, 유기 발광 다이오드(OLED)로 구동 전류를 전달하는 구동 트랜지스터(M1)를 포함한다.
- [0075] 구동 트랜지스터(M1)는 유기 발광 다이오드(OLED)의 애노드 전극과 제1 전원 전압(ELVDD) 사이에 위치하여 제1 전원 전압(ELVDD)으로부터 유기 발광 다이오드(OLED)를 경유하여 제2 전원 전압(ELVSS)으로 흐르는 전류량을 제어한다.
- [0076] 구체적으로 구동 트랜지스터(M1)의 게이트 전극은 스토리지 커패시터(Cst)의 일단에 접속되고, 제1 전극은 스토리지 커패시터(Cst)의 타단 및 제1 전원 전압(ELVDD)에 접속된다. 구동 트랜지스터(M1)는 스토리지 커패시터(Cst)에 저장된 데이터 신호에 따른 전압값에 대응하여 제1 전원 전압(ELVDD)으로부터 유기 발광 다이오드(OLED)로 흐르는 구동 전류를 제어한다. 이때 유기 발광 다이오드(OLED)는 구동 트랜지스터(M1)로부터 공급되는 구동 전류량에 대응하는 빛을 발광시킨다.
- [0077] 제1 트랜지스터(M3)는 유기 발광 다이오드(OLED)의 애노드 전극과 복수의 데이터 선 중 화소(100)에 연결된 데이터 선(Dm) 사이에 위치하고, 상기 유기 발광 다이오드(OLED)로부터 유기 발광 다이오드의 구동 전압을 전달받는다.
- [0078] 구체적으로 제1 트랜지스터(M3)의 게이트 전극은 복수의 감지선 중 화소(100)에 연결된 감지선(SEn)에 접속되고, 제1 전극은 유기 발광 다이오드(OLED)의 애노드 전극에 연결되고, 제2 전극은 복수의 데이터 선 중 대응하는 데이터 선(Dm)에 연결된다. 제1 트랜지스터(M3)는 감지선(SEn)에 게이트 온 전압 레벨의 감지 신호가 공급될 때 턴 온 되고, 그 외의 경우에는 턴 오프 된다. 상기 감지 신호는 감지 기간 동안 공급된다.
- [0079] 제2 트랜지스터(M2)는 복수의 주사선 중 화소(100)에 연결된 주사선(Sn)과 상기 복수의 데이터 선 중 화소(100)에 연결된 데이터 선(Dm)에 접속되고 주사선(Sn)으로부터 전달되는 주사 신호에 응답하여 구동 트랜지스터(M1)로 데이터 신호를 전달한다.
- [0080] 구체적으로 제2 트랜지스터(M2)의 게이트 전극은 복수의 주사선 중 대응하는 주사선(Sn)에 접속되고, 제1 전극은 복수의 데이터 선 중 대응하는 데이터 선(Dm)에 접속되며, 제2 전극은 구동 트랜지스터(M1)의 게이트 전극에 접속된다. 이와 같은 제2 트랜지스터(M2)는 주사선(Sn)에 게이트 온 전압 레벨의 주사 신호가 공급될 때 턴 온 되고, 그 외의 경우에는 턴 오프 된다. 상기 주사 신호는 감지 기간 중 보상부(60)에서 구동 트랜지스터(M1)의 게이트 전극에 걸리는 전압이 센싱되는 기간 동안 및 데이터 선(Dm)으로부터 소정의 데이터 신호가 전달되는 기간 동안만 온 전압 레벨이다.
- [0081] 제3 트랜지스터(M4)는 유기 발광 다이오드(OLED)의 애노드 전극과 구동 트랜지스터(M1) 사이에 위치하고, 복수의 발광 제어선 중 화소(100)에 연결된 발광 제어선(EMn)에 접속되며, 발광 제어선(EMn)으로부터 전달되는 발광 제어 신호에 응답하여 유기 발광 다이오드(OLED)의 발광을 제어한다.
- [0082] 구체적으로 제3 트랜지스터(M4)의 게이트 전극은 복수의 발광 제어선 중 대응하는 발광 제어선(EMn)에 접속되고, 제1 전극은 구동 트랜지스터(M1)의 제2 전극에 접속되며, 제2 전극은 유기 발광 다이오드(OLED)의 애노드 전극에 접속된다. 제3 트랜지스터(M4)는 발광 제어선(EMn)으로 게이트 온 전압 레벨을 가지는 발광 제어 신호가 공급되면 턴 온 되고 그 외의 경우에는 턴 오프 된다.
- [0083] 스토리지 커패시터(Cst)는 일단이 구동 트랜지스터(M1)의 게이트 전극에 접속되고 타단이 구동 트랜지스터(M1)의 제1 전극 및 제1 전원 전압(ELVDD)에 접속되어 있다.
- [0084] 스토리지 커패시터(Cst)에는 데이터 선(Dm)으로부터 데이터 신호가 전달되면 스토리지 커패시터(Cst)의 일단과 구동 트랜지스터의 게이트 전극이 연결되어 있는 제1 노드(N1)에 걸리는 전압은 상기 데이터 신호에 대응하여 변한다. 그런 다음, 구동 트랜지스터(M1)와 제3 트랜지스터(M4)의 턴 온에 의해 제1 전원(ELVDD)과 유기 발광

다이오드(OLED)의 캐소드 전극까지의 전류 경로가 형성되면, 이에 따라 구동 트랜지스터(M1)의 V_{gs} 전압값 즉, 구동 트랜지스터(M1)의 게이트 전극에 인가된 데이터 신호의 전압과 제 1전극의 전압(ELVDD) 차에 해당하는 전압에 대응되는 전류가 유기 발광 다이오드(OLED)에 인가되며, 이에 대응되는 밝기로 발광하는 것이다.

- [0085] 한편, 도 2에 도시된 보상부(60)는 타이밍 제어부(50)와 선택부(70)에 연결되어 있고, 선택부(70)는 보상부(60)와 함께 데이터 구동부를 화소(100)에 연결하고 있다.
- [0086] 도 2에서 화소(100)는 표시부(10)를 구성하는 전체 복수의 화소 중 대응하는 하나의 화소만을 대표적으로 표시한 것일 뿐, 본 발명의 일 실시 예에 따른 유기 발광 표시 장치에 포함되는 보상부(60), 타이밍 제어부(50), 선택부(70), 및 데이터 구동부의 보상 과정과 구동은 표시부(10)의 복수의 화소 전체에 대하여 수행됨은 물론이다.
- [0087] 도 2에서는, 선택부(70)의 복수의 데이터 선택 스위치 및 복수의 보상부 선택 스위치 중 화소(100)에 연결된 데이터 선(Dm)에 연결되어 있는 데이터 선택 스위치(SW1) 및 보상부 선택 스위치(SWm)만을 도시하였다.
- [0088] 보상부 선택 스위치(SWm)는 화소(100)에 연결된 데이터 선(Dm)에서 분기된 분기선에 연결되어 있다. 여기서 데이터 선으로부터 분기된 분기선이란 보상선(73)을 의미한다.
- [0089] 보상부 선택 스위치(SWm)가 감지 기간 동안 턴 온 되면 보상부 선택 스위치(SWm)를 통해 보상선(73)과 데이터 선(Dm)을 거쳐 화소(100)에 대한 센싱이 이루어진다. 상기 대응하는 데이터 선(Dm)에 연결된 보상선(73)에 보상부(60)의 전류 소스부(601), 제1 전류 싱크부(603), 및 제2 전류 싱크부(605)가 연결되어 있다.
- [0090] 전류 소스부(601)는 제1 스위치(SW2)를 포함하고, 제1 스위치(SW2)의 스위칭 동작에 의해 제어된다. 제1 전류 싱크부(603)는 제2 스위치(SW3)를 포함하고, 제2 스위치(SW3)에 의해 구동이 제어된다. 또한, 제2 전류 싱크부(605)는 제3 스위치(SW4)를 포함하고, 제3 스위치(SW4)에 의해 제어된다. 제1 스위치(SW2), 제2 스위치(SW3), 및 제3 스위치(SW4)를 스위칭 동작을 제어하는 선택 신호들 각각은 타이밍 제어부(50)에서 생성되어 전달되거나 혹은 선택부(70)의 선택 구동부(75)에서 생성되어 전달될 수 있다.
- [0091] 제1 스위치(SW2), 제2 스위치(SW3), 및 제3 스위치(SW4)는 하나의 노드에 공통적으로 접속할 수 있으며 상기 노드의 전압이 ADC(607)로 전달된다.
- [0092] 보상부(60)는 전류 소스부(601), 제1 전류 싱크부(603), 제2 전류 싱크부(605), 아날로그 디지털 변환부(Analog-Digital Converter, 이하 'ADC'라 함)(607)를 포함한다.
- [0093] 도 2에서는 전류 소스부(601), 제1 전류 싱크부(603), 및 제2 전류 싱크부(605)는 각각 하나씩 도시하였으나 이에 제한되지 않고 전류 소스부(601), 제1 전류 싱크부(603), 및 제2 전류 싱크부(605)가 각각 적어도 하나 이상 구비될 수도 있다.
- [0094] 마찬가지로 도 2에서는 전류 소스부(601), 제1 전류 싱크부(603), 및 제2 전류 싱크부(605)에 연결된 하나의 ADC(607)를 도시하였으나, 복수의 전류 소스부(601), 복수의 제1 전류 싱크부(603), 및 복수의 제2 전류 싱크부(605)에 각각 연결되거나 혹은 그룹핑(grouping)하여 연결된 복수의 ADC(607)가 구비될 수도 있다.
- [0095] 전류 소스부(601)는 감지 기간 동안 복수의 보상부 선택 스위치 중 하나의 보상부 선택 스위치(SWm)가 턴 온 되면, 전류 소스부(601)에 포함된 제1 스위치(SW2)가 턴 온 되어, 턴 온 된 보상부 선택 스위치(SWm)에 대응하는 보상선(73) 및 데이터 선(Dm)으로 제1 전류를 공급한다. 그러면 대응하는 데이터 선(Dm)에 연결된 복수의 화소 중 제1 트랜지스터(M3)가 턴 온 된 화소로 제1 전류가 공급된다.
- [0096] 이하 설명의 편의를 위해 턴 온 된 보상부 선택 스위치는 SWm이고, 제1 전류가 공급되는 화소를 100으로 설정하여 설명한다.
- [0097] 제1 전류가 턴 온 된 제1 트랜지스터(M3)를 통해 유기 발광 다이오드(OLED)에 흐른다. 이때, 구동 트랜지스터(M1), 제2 트랜지스터(M2), 및 제3 트랜지스터(M4)는 턴 오프 상태이다. 그러면 제1 전류에 대응하는 유기 발광 다이오드의 구동 전압(이하 '제1 전압'이라 함)이 제3 노드(N3)에 발생하고, 제1 전압은 ADC(607)로 공급된다. ADC(607)에 공급되는 제1 전압은 유기 발광 다이오드(OLED)의 열화 정도를 반영하는 전압이다.
- [0098] 화소(100)에 포함된 유기 발광 다이오드(OLED)가 열화될수록 유기 발광 다이오드(OLED)의 저항이 증가하고, 유기 발광 다이오드(OLED)의 구동 전압은 저항의 증가에 따라 증가한다. 제1 전류가 공급되었을 때 열화되기 전의 유기 발광 다이오드의 구동 전압(이하, '기준 구동 전압'이라 함)과 현재의 유기 발광다이오드로 제1 전류가 공급되었을 때의 구동 전압을 비교하면 유기 발광 다이오드의 열화도를 알 수 있다. 즉, ADC(607)에 전달된 전압

은 디지털 값으로 변환되고, 보상부(60)는 기준 구동 전압에 대응하는 디지털 값과 이를 비교하여 열화도를 예측할 수 있다. 전류 소스부(601)에서 수행되는 화소(100)의 유기 발광 다이오드(OLED)의 구동 전압 검출은 복수의 감지 신호 각각이 대응하는 감지선에 전달되는 기간 동안 복수의 보상부 선택 스위치 각각의 턴 온에 응답하여 수행된다.

[0099] 이와 같은 방식으로 감지 기간 동안 표시부(10)의 전체 화소의 제1 전압 각각이 ADC(607)에 전달된다.

[0100] 제1 전류 싱크부(603)는 감지 기간 동안 복수의 보상부 선택 스위치 중 하나의 보상부 선택 스위치(SW_m)가 턴 온 되면, 제1 전류 싱크부(603)에 포함된 제2 스위치(SW3)가 턴 온 되어, 턴 온 된 보상부 선택 스위치(SW_m)에 대응하는 보상선(73) 및 데이터 선(D_m)을 통해 복수의 화소 중 대응하는 화소(100)로 제2 전류를 싱크한다. 제2 전류가 턴 온 된 제1 트랜지스터(M3)를 통해 제1 전원 전압(ELVDD)로부터 구동 트랜지스터(M1)을 지나 싱크된다. 그러면 구동 트랜지스터(M1)의 게이트 전극에 걸린 전압(이하 '제2 전압'이라 함)이 ADC(607)로 공급된다. ADC(607)에 공급되는 제2 전압은 구동 트랜지스터(M1)의 문턱 전압 및 이동도를 산출하는 데에 이용된다.

[0101] 제2 전류의 전류값은 정해진 시간 내에 소정의 전압이 인가될 수 있도록 다양하게 설정될 수 있는데, 특히 고계조 데이터 전압에 대응하는 전류값으로 설정될 수 있다. 바람직하게는 화소(100)가 최대 휘도로 발광할 때 유기 발광 다이오드(OLED)로 흘러야 할 전류값(I_{max})으로 설정될 수 있다.

[0102] 제1 전류 싱크부(603)에서 수행되는 화소(100)의 구동 트랜지스터(M1)의 제2 전압 검출은 복수의 감지 신호 각각이 대응하는 감지선에 전달되는 기간 동안 보상부 선택 스위치 각각의 턴 온에 응답하여 수행된다. 이와 같은 방식으로 감지 기간 동안 표시부(10)의 전체 화소의 제2 전압 각각을 모두 검출하여 ADC(607)에 전달한다.

[0103] 한편, 제2 전류 싱크부(605)는 감지 기간 동안 복수의 보상부 선택 스위치 중 하나의 보상부 선택 스위치가 턴 온 되고, 제2 전류 싱크부(605)에 포함된 제3 스위치(SW4)가 턴 온 되어, 턴 온 된 보상부 선택 스위치에 대응하는 데이터 선(D_m)으로부터 제3 전류를 싱크한다. 제3 전류가 턴 온 된 제1 트랜지스터(M3)를 통해 제1 전원 전압(ELVDD)로부터 구동 트랜지스터(M1)을 지나 싱크된다. 그러면 구동 트랜지스터(M1)의 게이트 전극에 걸린 전압(이하 '제3 전압'이라 함)이 ADC(607)로 공급된다. 마찬가지로 ADC(607)에 공급되는 제3 전압은 화소(100)의 구동 트랜지스터(M1)의 문턱 전압 및 이동도를 산출하는 데에 이용된다.

[0104] 이때 제3 전류는 제2 전류에 비하여 낮은 전류값을 가지도록 설정된다. 저계조 데이터 전압에 대응하는 전류값으로 설정될 수 있다.

[0105] 실시 예로서, 제3 전류는 제2 전류의 0.1% 내지 50%의 전류값으로 설정할 수 있다. 특히 최저 계조 데이터 전압에 대응하는 전류값으로 설정될 수도 있다.

[0106] 상기 실시 예에서 제3 전류로 싱크하였을 때 센싱된 화소(100)의 제3 전압은, 최저 계조 데이터 전압에 대응하는 전류값으로 싱크하였을 때 검출되는 화소의 구동 트랜지스터의 게이트 전극의 전압값과의 차이를 이용하여 먼저 보상한 후에, 구동 트랜지스터의 문턱 전압과 이동도의 산출에 이용될 수 있다. 이는 최저 계조 데이터 전압에 대응하는 전류값 정도로 낮은 전류로 싱크할 경우 발생하는 단점을 극복하고 장점을 유지하기 위한 것이다.

[0107] 즉, 최저 계조 데이터 전압에 대응하는 전류값보다 높은 전류값으로 제3 전류를 설정하고, 그로 인해 빠른 시간 내에 제3 전압을 센싱하여 실시간 데이터 보상이 용이하도록 한다. 그러나 그로 인해 블랙 휘도 달성이 어렵게 된 점은 최저 계조 데이터 전압에 대응하는 전류값으로 싱크할 때 센싱되는 구동 트랜지스터의 전압을 기초로 하여 제3 전압과의 차에 의한 보상 전압값을 구하고 이를 반영하여 보완하도록 할 수 있다.

[0108] 제2 전류 싱크부(605)에서 수행되는 화소(100)의 구동 트랜지스터의 제3 전압 검출은 복수의 보상부 선택 스위치의 턴 온에 응답하여 표시부(10)의 전체 화소에서 이루어지고, 감지 기간 동안 전체 화소의 제3 전압 각각을 모두 검출하여 ADC(607)에 전달한다.

[0109] 감지 기간 동안 복수의 화소 각각에 대해 센싱된 제2 전압 및 제3 전압은 각각은 복수의 화소 각각에 포함된 구동 트랜지스터 각각의 문턱 전압 및 전자 이동도를 구하는데 이용된다.

[0110] 도 2의 실시 예에서는 두 개의 전류 싱크부와 한 개의 전류 소스부를 가지고 보상부를 구성하였으나, 이에 반드시 제한되는 것은 아니며, 하나의 전류 싱크부에서 싱크 전류값만을 달리 설정하여 센싱을 수행할 수도 있다.

[0111] ADC(607)는 표시부(10) 전체의 화소들에 대해 각각 센싱되어 전류 소스부(601), 제1 전류 싱크부(603), 및 제2 전류 싱크부(605)로부터 각각 공급되는 제1 전압, 제2 전압, 및 제3 전압 각각을 디지털 값으로 각각 변환한다.

[0112] 또한 도 2를 참조하면 보상부(60)는 메모리부(609) 및 제어부(613)를 구비한다.

[0113] 메모리부(609)는 ADC(607)에서 전달받은 제1 전압, 제2 전압, 제3 전압들 각각의 디지털 값들을 저장한다.

[0114] 제어부(613)는 복수의 화소 각각에 대해 센싱된 제1 전압, 제2 전압, 제3 전압에 대한 디지털 정보를 이용하여 복수의 구동 트랜지스터 각각의 문턱 전압 및 이동도 편차, 및 복수의 유기 발광 다이오드(OLED) 각각의 열화도를 산출한다.

[0115] 일례로 제2 전류의 전류값은 화소가 최대 휘도로 발광할 때의 전류값 I_{max} 로 설정하고, 제3 전류의 전류값은 저 계조 데이터 전압에 대응하는 전류값으로 설정하되, 특히 I_{max} 의 1/256에 해당하는 전류값 $1/256I_{max}$ 로 설정한다.

[0116] 상기 제2 전류 및 제3 전류로 각각 싱크하였을 때 도 2의 구동 트랜지스터(M1)의 게이트 전극의 전압값, 즉 제2 전압의 전압값($V1$) 및 제3 전압의 전압값($V2$) 각각은 다음과 같이 산출된다.

[0117] [수학식 1]

$$V1 = ELVDD - \sqrt{\frac{2I_{max}}{\beta}} - |V_{th}M1|$$

[0118]

[0119] [수학식 2]

$$V2 = ELVDD - \frac{1}{16} \sqrt{\frac{2I_{max}}{\beta}} - |V_{th}M1|$$

[0120]

[0121] 수학식 1 및 2의 ELVDD는 제1 전원 전압(ELVDD)에서 공급되는 전압값으로서 구동 트랜지스터(M1)의 제1 전극에 걸리는 전압이다.

[0122] 또한 β 는 구동 트랜지스터(M1)의 채널을 이동하는 전자의 이동도이며, $|V_{th}M1|$ 은 화소(100)의 구동 트랜지스터(M1)의 고유 문턱 전압이다.

[0123] 따라서, 다음의 식을 이용하여 제어부(613)는 두 개의 미지수인 구동 트랜지스터(M1)의 문턱 전압과 이동도를 구할 수 있다.

[0124] [수학식 3]

$$Q1 = \sqrt{\frac{2I_{max}}{\beta}} = \frac{16}{15}(V2 - V1)$$

[0125]

[0126] [수학식 4]

$$Q2 = |V_{th}M1| = ELVDD - Q1 - V1$$

[0127]

[0128] 이처럼 산출된 복수의 화소 각각에 대한 구동 트랜지스터의 문턱 전압과 이동도는 메모리부(609)에 저장된다.

[0129] 또한 메모리부(609)는 복수의 유기 발광 다이오드(OLED) 각각의 열화도를 저장한다.

[0130] 이와 같이, 메모리부(609)는 각 화소의 구동 트랜지스터의 문턱 전압 및 이동도 편차, 유기 발광 다이오드(OLED)의 열화도를 화소 단위로 저장한다.

[0131] 제어부(613)는 산출된 구동 트랜지스터의 문턱 전압, 이동도, 및 유기 발광 다이오드(OLED)의 열화도에 따라 영상 데이터 신호를 보상하는 데이터 신호 보상량을 산출한다. 메모리부(609)는 상기 데이터 신호 보상량을 룩업 테이블(611) 형태로 저장할 수 있다. 이때, 룩업 테이블(611)은 영상 데이터 신호, 구동 트랜지스터의 문턱 전압 및 이동도, 유기 발광 다이오드(OLED)의 열화도 편차를 보상하는 데이터 신호 보상량을 저장하거나, 데이터 신호 보상량을 산출할 수 있는 연산식을 저장할 수 있다.

[0132] 한편, 제어부(613)는 상기 산출된 복수의 화소 각각에 대한 구동 트랜지스터(M1)의 문턱 전압에 따라 결정되는 킥 백 전압값을 결정할 수 있다. 또한 구동 트랜지스터(M1)의 구동으로 인해 문턱 전압이 증가되는 경우 시프트

된 문턱 전압에 대응하는 킥 백 전압값의 변화량(Vshift)을 산출할 수 있다. 본 발명의 실시 예에서는 구동 트랜지스터의 문턱 전압과 킥 백 전압 간의 관계가 보상부(60)에 룩업 테이블 형태로 저장되어 있다. 제어부(613)는 룩업 테이블에서 산출된 킥 백 전압을 보상하기 위한 데이터 신호 보상량을 결정할 수 있다.

[0133] 타이밍 제어부(50)는 영상 신호에서 임의의 화소의 계조를 나타내는 소정 비트의 영상 데이터 신호(Data1)를 제어부(613)로 전달한다. 제어부(613)는 해당 화소의 구동 트랜지스터의 문턱 전압, 이동도 편차, 문턱 전압에 따른 킥 백 전압 편차, 및 유기 발광 다이오드(OLED)의 열화도 정보를 메모리부(609)로부터 검출하고, 검출된 편차 및 열화도에 따라 전달받은 영상 데이터 신호를 보상하기 위한 데이터 신호 보상량을 룩업테이블(611)로부터 독출한다.

[0134] 제어부(613)는 독출된 데이터 신호 보상량을 타이밍 제어부(50)로 전달하고, 타이밍 제어부(50)는 영상 데이터 신호(Data1)에 데이터 신호 보상량을 더하여 보정된 영상 데이터 신호(Data2) 생성하고 데이터 구동부(30)로 전달한다.

[0135] 구체적으로 영상 데이터 신호(Data1)는 한 화소의 계조를 나타내는 8비트 단위의 디지털 신호가 연속적으로 배열된 디지털 신호일 수 있다. 타이밍 제어부(50)는 8비트 단위의 디지털 신호 각각에 대응하는 데이터 신호 보상량을 더해 다른 비트 수 예를 들면, 10비트 단위의 디지털 신호로 생성할 수 있다. 그러면, 보정된 영상 데이터 신호(Data2)는 10비트 단위의 디지털 신호가 연속적으로 배열된 신호가 된다.

[0136] 보정된 영상 데이터 신호(Data2)를 공급받은 데이터 구동부(30)가 이를 이용하여 데이터 신호를 생성하고 생성된 데이터 신호를 표시부(10)의 복수의 화소(100) 각각으로 공급한다. 그러면 복수의 화소 각각은 이미지 스틱킹 현상이 보상됨과 동시에 무라의 원인이 제거될 수 있다. 아울러 구동 트랜지스터의 문턱 전압에 따른 킥 백 전압의 편차가 보상되어 균일한 휘도로 영상을 표시할 수 있다.

[0137] 타이밍 제어부(50)에서 보상하는 영상 데이터 신호의 보상 과정은 상기 순서에 제한되지 않으며 메모리부(609)로부터 독출한 순서에 따른 데이터 신호 보상량에 대응하여 보정되면 족할 것이다.

[0138] 특히, 구동 트랜지스터(M1)의 문턱 전압이 변화됨에 따라 시프트된 문턱 전압에 따른 킥 백 전압값을 결정하여 영상 데이터 신호에 대한 오차를 제거하도록 보상한다.

[0139] 이때 외부에서 입력된 영상 데이터 신호(data)에 대하여 최종적으로 킥 백 전압값이 적용되어 보상된 영상 데이터 신호에 따른 전압(Vdata)은 다음 식과 같다.

[0140] [수학식 5]

$$V_{data} = ELVDD - \sqrt{\left(\frac{100}{100 - 30 \frac{\alpha}{127}}\right) \left(\frac{data}{2^m - 1}\right)^{\gamma} \left(\frac{2Imax}{\beta}\right)} - |V_{thM1}| - V_{kickback}$$

[0141]

[0142] 상기 수학식 5에서 $100/(100 - 30 \alpha / 127)$ 은 각 화소별 영상 데이터 신호의 보상 시 적용되는 변수이고, m은 비트 수이다.

[0143] 상기와 같이 도출된 구동 트랜지스터의 문턱 전압에 따른 킥 백 전압값을 적용하여 보정된 영상 데이터 신호가 전달되어 원하는 레벨의 휘도로 발광하고 데이터 신호에 따른 오차를 줄일 수 있게 된다.

[0144] 보정된 영상 데이터 신호(Data2)는 데이터 구동부(30)의 디지털 아날로그 변환부(31)을 거쳐 아날로그 데이터 신호로 변환된다.

[0145] 상기 아날로그 데이터 신호는 부채환(negative feedback) 방식의 연산 증폭기(Operational Amplifier)(33)를 거쳐 복수의 화소 중 대응하는 화소(100)에 연결된 데이터 선(Dm)에 공급될 수 있다. 그러면 화소(100)의 유기 발광 다이오드는 보정된 데이터 신호에 따라 발광하게 되므로 전체 표시부(10)의 영상에서 이미지 스틱킹과 무라 현상이 제거되고, 킥 백 요소가 보완된 양질의 화면을 제공할 수 있다.

[0146] 도 2의 회로도를 참조하여 도 3 내지 도 6의 파형도에 따라 영상 데이터 신호의 보상을 위해 유기 발광 다이오드의 구동 전압 혹은 구동 트랜지스터의 게이트 전극 전압이 검출되고, 화소가 발광하는 과정을 설명하고자 한다.

[0147] 도 3은 제1 전류 싱크부(603)가 제2 전압을 센싱하기 위한 파형도이고, 도 4는 제2 전류 싱크부(605)가 제3 전압을 센싱하기 위한 파형도이다. 도 5는 전류 소스부(601)가 제1 전압을 센싱하기 위한 파형도이며, 도 6은 데

이터 신호가 전달되어 화소(100)에서 영상이 표시되기 위한 파형도이다.

- [0148] 상기 도 3 내지 도 6의 파형도는 도 2에 제시된 화소(100)의 회로를 구성하는 트랜지스터들 및 복수의 선택 스위치들이 PMOS인 것을 상정하여 제안한 것이며, 만일 화소(100)의 회로에 포함되는 트랜지스터들 및 복수의 선택 스위치들이 NMOS로 구현된다면 파형도의 극성이 반전될 것이다.
- [0149] 도 3의 파형도에 따라 화소(100)의 구동 트랜지스터(M1)의 게이트 전극에 걸리는 전압이 센싱되는 과정은 다음과 같다.
- [0150] 시점 t1에서 화소(100)에 대응하는 데이터 선에 접속된 데이터 선택 스위치(SW1)를 제어하는 데이터 선택 신호(SWC1)가 하이 레벨로 전달되어 데이터 선택 스위치(SW1)가 턴 오프 된다. 반면, 화소(100)에 대응하는 데이터 선으로부터 분기된 보상선(73)에 접속된 보상부 선택 스위치(SWm)는 이를 제어하는 보상부 선택 신호(SWCm)가 시점 t1에서 로우 레벨로 전달되므로 턴 온 된다.
- [0151] 시점 t1에서 화소(100)에 공급되는 주사 신호(S[n]), 발광 제어 신호(EM[n]), 및 감지 신호(SE[n]) 각각이 로우 레벨 전압으로 전달된다. 이로 인해 화소(100) 내에서 주사 신호(S[n])를 전달받은 제2 트랜지스터(M2), 발광 제어 신호(EM[n])를 전달받은 제3 트랜지스터(M4), 및 감지 신호(SE[n])를 전달받은 제1 트랜지스터(M3)가 시점 t1에서 턴 온 된다.
- [0152] 제2 트랜지스터(M2), 제3 트랜지스터(M4), 및 제1 트랜지스터(M3)가 턴 온 되는 P1 기간 동안, 제1 전류 싱크부(603)의 제2 스위치(SW3)는 로우 레벨의 선택 신호(SWC3)에 의해 턴 온 된다. 그러면 제2 전류가 이 기간 동안 턴 온 된 보상부 선택 스위치(SWm)를 통해 연결된 데이터 선을 통해 싱크된다.
- [0153] 따라서, 구동 트랜지스터(M1)가 턴 온 되어 제1 전원 전압(ELVDD)부터 유기 발광 다이오드의 캐소드 전극까지 전류 경로가 형성된다. 또한 구동 트랜지스터(M1)의 게이트 전극과 제1 전극의 전압차(Vgs)는 제2 전류에 대응하는 전압값으로 형성되며 그에 따라 구동 트랜지스터(M1)의 게이트 전극의 전압(제2 전압)이 제1 노드(N1)에 인가된다.
- [0154] 상기 제2 전압은 제2 트랜지스터(M2)를 통해 화소(100)에 연결된 데이터 선(Dm)과 보상선(73)을 경유하여 ADC(607)로 전달되어 디지털 값으로 변환된다.
- [0155] 도 4를 참조하면, 시점 t3에서 시점 t4까지 데이터 선택 스위치(SW1)를 제어하는 데이터 선택 신호(SWC1)가 하이 레벨로 전달되어 데이터 선택 스위치(SW1)가 턴 오프 된다. 반면, 화소(100)에 대응하는 데이터 선으로부터 분기된 보상선(73)에 접속된 보상부 선택 스위치(SWm)는 이를 제어하는 보상부 선택 신호(SWCm)가 시점 t3에서 로우 레벨로 전달되므로 턴 온 된다.
- [0156] 시점 t3에서 화소(100)에 공급되는 주사 신호(S[n]), 발광 제어 신호(EM[n]), 및 감지 신호(SE[n]) 각각이 로우 레벨 전압으로 전달되어, 제2 트랜지스터(M2), 제3 트랜지스터(M4), 및 제1 트랜지스터(M3)를 각각 P2 기간 동안 턴 온 시킨다.
- [0157] 이때 제2 전류 싱크부(605)의 제3 스위치(SW4)는 로우 레벨의 선택 신호(SWC4)에 응답하여 턴 온 된다. 그러면 제2 전류 싱크부(605)가 P2 기간 동안 턴 온 된 보상부 선택 스위치(SWm)를 통해 연결된 데이터 선을 통해 제3 전류를 싱크한다.
- [0158] 따라서, 구동 트랜지스터(M1)가 턴 온 되어 제1 전원 전압(ELVDD)부터 유기 발광 다이오드의 캐소드 전극까지 전류 경로가 형성된다. 또한 구동 트랜지스터(M1)의 게이트 전극과 제1 전극의 전압차(Vgs)는 제3 전류에 대응하는 전압값으로 형성되며 그에 따라 구동 트랜지스터(M1)의 게이트 전극의 전압(제3 전압)이 제1 노드(N1)에 인가된다.
- [0159] 상기 제3 전압은 제2 트랜지스터(M2)를 통해 화소(100)에 연결된 데이터 선(Dm)과 보상선(73)을 경유하여 ADC(607)로 전달되어 디지털 값으로 변환된다.
- [0160] 보상부(60)의 메모리부(609)는 상기 변환된 제2 전압 및 제3 전압의 디지털 값을 각각 저장하고, 제어부(613)는 이들 전압값으로부터 화소(100)의 구동 트랜지스터(M1)의 문턱 전압과 전자 이동도를 산출해낸다.
- [0161] 도 5의 파형도는 화소(100)의 유기 발광 다이오드(OLED)의 구동 전압이 센싱되는 기간의 파형도이다.
- [0162] 시점 t5부터 시점 t6까지의 P3 기간 동안 데이터 선택 신호(SWC1)가 하이 레벨로 전달되어 데이터 선택 스위치(SW1)가 턴 오프 되고, 보상부 선택 신호(SWCm)가 로우 레벨이므로 화소(100)에 대응하는 데이터 선으로부터 분

기된 보상선(73)에 접속된 보상부 선택 스위치(SW_m)가 턴 온 된다.

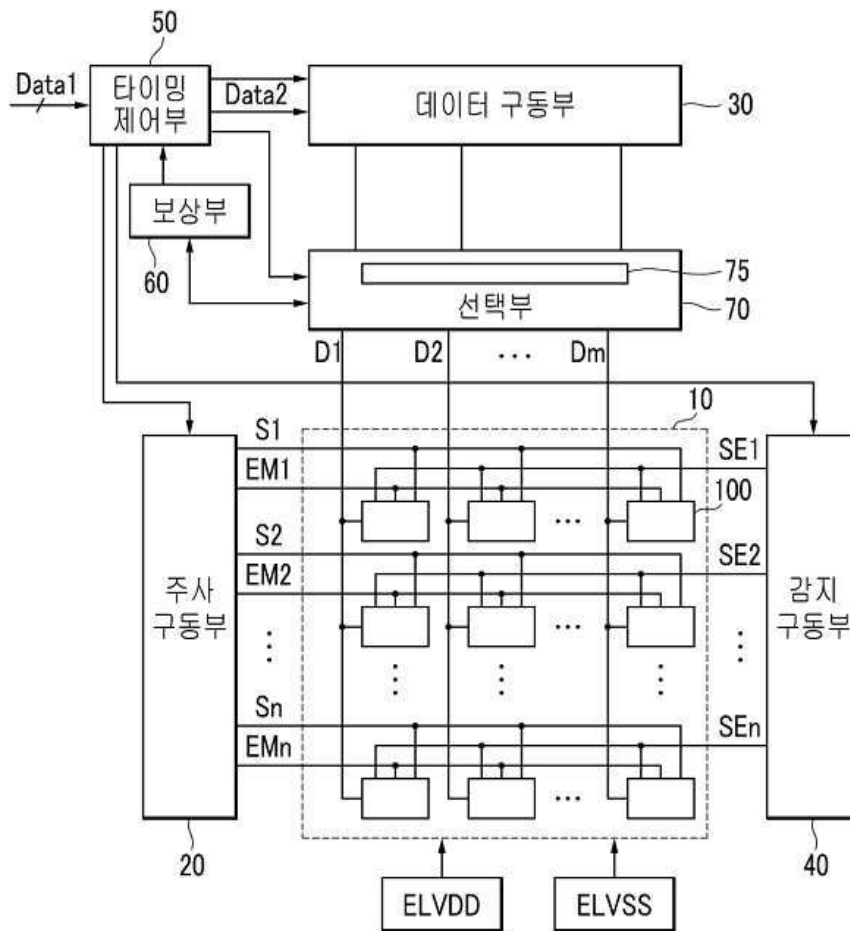
- [0163] P3 기간 동안, 주사 신호(S_n) 및 발광 제어 신호(EM_n)는 하이 레벨 전압으로 전달되고, 감지 신호(SE_n)는 로우 레벨 전압으로 전달된다.
- [0164] 따라서, 화소(100) 내에서 주사 신호(S_n)를 전달받은 제2 트랜지스터(M2) 및 발광 제어 신호(EM_n)를 전달받은 제3 트랜지스터(M4)는 P3 기간 동안 턴 오프 되고, 감지 신호(SE_n)를 전달받은 제1 트랜지스터(M3)는 P3 기간 동안 턴 온 된다.
- [0165] 이때 전류 소스부(601)의 제1 스위치(SW2)는 로우 레벨의 선택 신호(SWC2)를 전달받아 그에 응답하여 턴 온 된다. 그러면 전류 소스부(601)가 P3 기간 동안 턴 온 된 보상부 선택 스위치(SW_m)를 통해 연결된 보상선(73) 및 데이터 선(D_m)으로 제1 전류를 유기 발광 다이오드(OLED)에 공급한다.
- [0166] 정상적인 유기 발광 다이오드의 경우 애노드 전극에 인가되는 구동 전압은 제1 전류에 대응하는 적절한 전압값이 될 것이지만, 열화된 유기 발광 다이오드는 저항이 증가하여 유기 발광 다이오드의 애노드 전극에 인가되는 구동 전압이 상대적으로 증가된다. 이렇게 증가된 유기 발광 다이오드의 구동 전압은 제1 전압이고, 제1 전압이 턴 온 된 제1 트랜지스터(M3)를 통해 데이터 선(D_m) 및 보상선(73)을 거쳐 ADC(607)로 전달되어 디지털 값으로 변환된다.
- [0167] 메모리부(609)는 상기 변환된 제1 전압의 디지털 값을 저장하고, 제어부(613)는 유기 발광 다이오드가 데이터 신호에 따른 적절한 휘도로 발광할 수 있도록 제1 전압을 기초로 하여 열화에 의해 증가된 전압값만큼 보상하는 데이터 신호 보상량을 결정한다.
- [0168] 도 6은 화소(100)가 정상적으로 데이터 신호에 따라 발광하기 위한 파형도를 나타낸다.
- [0169] 시점 t7 내지 시점 t8의 기간 동안 화소(100)에 대응하는 데이터 선에 접속된 데이터 선택 스위치(SW1)는 데이터 선택 신호(SWC1)가 로우 레벨이므로 이에 응답하여 턴 온 된다. 반면, 화소(100)에 대응하는 데이터 선으로부터 분기된 보상선(73)에 접속된 보상부 선택 스위치(SW_m)는 이를 제어하는 보상부 선택 신호(SWC_m)가 시점 t7 내지 시점 t8의 기간 동안 하이 레벨로 전달되므로 턴 오프 된다.
- [0170] 시점 t7에서 화소(100)에 공급되는 주사 신호(S_n)가 로우 레벨 전압으로 공급되고, 제2 트랜지스터(M2)는 P4 기간 동안 턴 온 된다.
- [0171] P4 기간 동안 상기 턴 온 된 데이터 선택 스위치(SW1)를 통해 데이터 구동부(30)는 대응하는 데이터 선(D_m)으로 보상된 데이터 신호를 전달한다. 데이터 신호는 제2 트랜지스터(M2)를 거쳐 제1 노드(N1)에 전달되는데, 제1 노드(N1)에 연결된 스토리지 커패시터(Cst)는 데이터 신호에 대응하는 전압값을 충전한다.
- [0172] 화소(100)에 전달되는 데이터 신호는 타이밍 제어부(50)에서 보정된 영상 데이터 신호로부터 생성된 것이다. 상기 최종적으로 보정된 영상 데이터 신호에 따른 데이터 전압은 상기 과정에서 도출해 낸 각 구동 트랜지스터(M1)의 문턱 전압에 대응하는 킥 백 전압값이 반영되어 있다.
- [0173] 타이밍 제어부(50)는 보상부(60)로부터 화소(100)의 유기 발광 다이오드의 열화에 따른 보상량 또는 구동 트랜지스터(M1)의 문턱 전압과 이동도 편차를 보상하는 보상량을 전달받고, 문턱 전압에 대응하는 킥 백 전압의 편차를 보상하는 보상량을 반영하여 외부에서 공급된 영상 데이터 신호(Data1)의 비트수를 증가하여 보정된 영상 데이터 신호(Data2)를 생성한다.
- [0174] 도 7은 도 1에 도시된 화소의 다른 일 실시 예에 의한 회로도이고, 상기 화소로 공급되는 신호의 구동 파형을 도 8에 나타내었다.
- [0175] 도 7의 화소의 구성은 도 2의 화소의 구성과 크게 다르지 않으므로 차이점을 중심으로 기술하기로 한다.
- [0176] 도 7을 참조하면 화소(100)는 유기 발광 다이오드(Organic Light Emitting Diode, OLED), 구동 트랜지스터(M1), 제1 트랜지스터(M3), 제2 트랜지스터(M2), 제3 트랜지스터(M4), 제4 트랜지스터(M5) 및 스토리지 커패시터(Cst)를 포함한다.
- [0177] 도 2의 화소와 비교하여 n 번째 발광 제어선(EM_n)을 통해 대응하는 발광 제어 신호를 전달받는 제3 트랜지스터(M4)가 노드 A 및 구동 트랜지스터(M1)의 제2 전극과 제1 전원 전압(ELVDD)이 접속되는 점점 사이에 연결되어 있다.
- [0178] 구체적으로 제3 트랜지스터(M4)의 게이트 전극은 복수의 발광 제어선 중 대응하는 발광 제어선(EM_n)에

접속되고, 제1 전극은 구동 트랜지스터(M1)의 제2 전극에 접속되며, 제2 전극은 노드 A에 접속된다. 제3 트랜지스터(M4)는 발광 제어선(EMn)으로 게이트 온 전압 레벨을 가지는 발광 제어 신호가 공급되면 턴 온 되고 그 외의 경우에는 턴 오프 된다. 발광 제어 신호는 데이터 선(Dm)으로부터 소정의 데이터 신호가 전달되는 기간, 즉 데이터가 기입되는 기간 후에 게이트 온 전압 레벨로 전달된다. 그러면 구동 트랜지스터(M1)를 통해 스토리지 커패시터(Cst)에 충전된 데이터 전압에 따른 구동 전류가 유기 발광 다이오드(OLED)에 공급되어 영상이 표시된다.

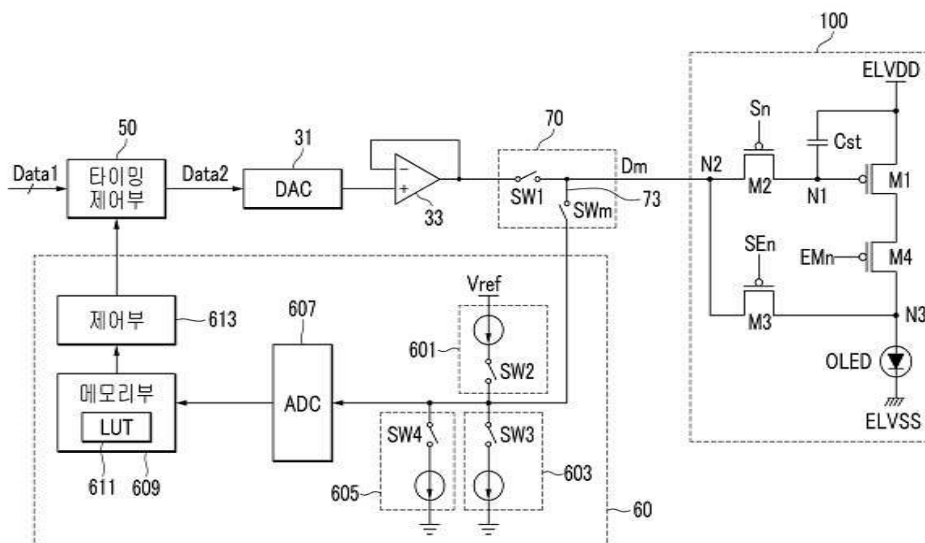
- [0179] 스토리지 커패시터(Cst)는 일단이 구동 트랜지스터(M1)의 게이트 전극에 접속되고 타단이 구동 트랜지스터(M1)의 제1 전극 및 제1 전원 전압(ELVDD)에 접속되어 있다.
- [0180] 스토리지 커패시터(Cst)는 구동 트랜지스터(M1)의 문턱 전압에 대응하는 전압이 충전한다. 데이터 선(Dm)으로부터 데이터 신호가 전달되면 스토리지 커패시터(Cst)의 일단과 구동 트랜지스터의 게이트 전극이 연결되어 있는 제1 노드(N1)에 걸리는 전압은 상기 데이터 신호에 대응하여 변한다. 이때 스토리지 커패시터(Cst)는 데이터 선(Dm)으로부터 전달된 상기 데이터 신호에 대응하는 전압만큼 저장한다.
- [0181] 스토리지 커패시터(Cst)의 타단은 노드 A에 연결되어 있는데, 노드 A와 보조 전원(Vsus) 사이에 제4 트랜지스터(M5)가 위치한다.
- [0182] 구체적으로 제4 트랜지스터(M5)의 게이트 전극은 복수의 주사선 중 대응하는 주사선(Sn)에 접속되고, 제1 전극은 보조 전원(Vsus)에 접속되며 제2 전극은 노드 A에 접속된다.
- [0183] 제4 트랜지스터(M5)는 주사선(Sn)을 통해 전달되는 게이트 온 전압 레벨의 주사 신호에 응답하여 턴 온 되고, 그 외의 경우에는 턴 오프 된다. 온 전압 레벨의 주사 신호는 보상부(60)에서 구동 트랜지스터(M1)의 게이트 전극에 걸리는 전압과 유기 발광 다이오드의 구동 전압이 센싱되는 기간, 및 데이터 선(Dm)으로부터 소정의 데이터 신호가 전달되는 기간 동안 공급된다.
- [0184] 그러면 제4 트랜지스터(M5)가 상기 주사 신호에 대응하여 턴 온 되어 노드 A로 보조 전원(Vsus)의 보조 전압을 전달한다. 보조 전압은 제1 전원 전압(ELVDD)의 IR drop 현상에 따라 강하되는 전압값을 보상할 수 있다.
- [0185] 도 7의 화소(100) 회로도를 참조하여 도 8의 파형도에 따라 영상 데이터 신호의 보상을 위해 유기 발광 다이오드의 구동 전압 혹은 구동 트랜지스터의 게이트 전극 전압이 검출되고, 화소가 발광하는 과정을 설명한다.
- [0186] 시점 t9에서 화소(100)에 공급되는 주사 신호(S[n]) 및 감지 신호(SE[n]) 각각이 로우 레벨 전압으로 전달된다. 이로 인해 화소(100) 내에서 주사 신호(S[n])를 전달받은 제2 트랜지스터(M2)와 제4 트랜지스터(M5), 및 감지 신호(SE[n])를 전달받은 제1 트랜지스터(M3)가 시점 t9에서 시점 t10에 이르기까지 P5 기간 동안 턴 온 된다.
- [0187] 그러면 보상부(60)로부터 소정의 전류가 싱크되어 구동 트랜지스터(M1)의 게이트 전극과 제1 전극의 전압차(Vgs)는 소정의 전류에 대응하는 전압값으로 형성되며 그에 따라 구동 트랜지스터(M1)의 게이트 전극의 전압이 제1 노드(N1)에 인가된다. 상기 전압은 화소(100)에 연결된 데이터 선(Dm)을 경유하여 보상부(60)로 전달된다. 이에 따라 구동 트랜지스터의 문턱 전압과 이동도가 산출되고 보상량이 결정되는 것은 상술한 바와 같다.
- [0188] 도 8에는 도시하지 않았으나 이미지 스틱킹을 보상하기 위해 화소(100)의 유기 발광 다이오드(OLED)의 구동 전압이 검출되는 동안의 파형은 상술한 바와 같으므로 구체적인 설명은 생략한다.
- [0189] 보상을 위한 전압의 센싱 과정 이후에 시점 t11에서는 화소(100)에 공급되는 제어 신호들 중 주사 신호(S[n])만이 로우 레벨로 인가되어 제2 트랜지스터(M2)와 제4 트랜지스터(M5)를 P6 기간 동안 턴 온 시킨다.
- [0190] P6 기간 동안 구동 트랜지스터(M1) 역시 턴 온 되며, 대응하는 데이터 선(Dm)으로부터 소정의 보상된 데이터 신호가 전달된다. 상기 데이터 신호에 따른 데이터 전압만큼 스토리지 커패시터(Cst)에 충전되고 안정적인 제1 전원 전압(ELVDD)의 공급 전압을 유지하기 위해 제4 트랜지스터(M5)를 통해 보조 전압이 스토리지 커패시터(Cst)의 타단에 인가된다.
- [0191] 다음으로 시점 t12에서 대응하는 주사 신호(S[n])가 하이 레벨로 상승하고 대응하는 발광 제어 신호(EM[n])가 로우 레벨 전압으로 전달된다.
- [0192] 이로 인해 제2 트랜지스터(M2)와 제4 트랜지스터(M5)는 턴 오프 되고, 제3 트랜지스터(M4)가 P7 기간 동안 턴 온 되어 스토리지 커패시터(Cst)에 저장된 데이터 신호에 따른 전압에 대응하는 구동 전류가 유기 발광 다이오드에 전달되어 유기 발광 다이오드가 발광한다.

도면

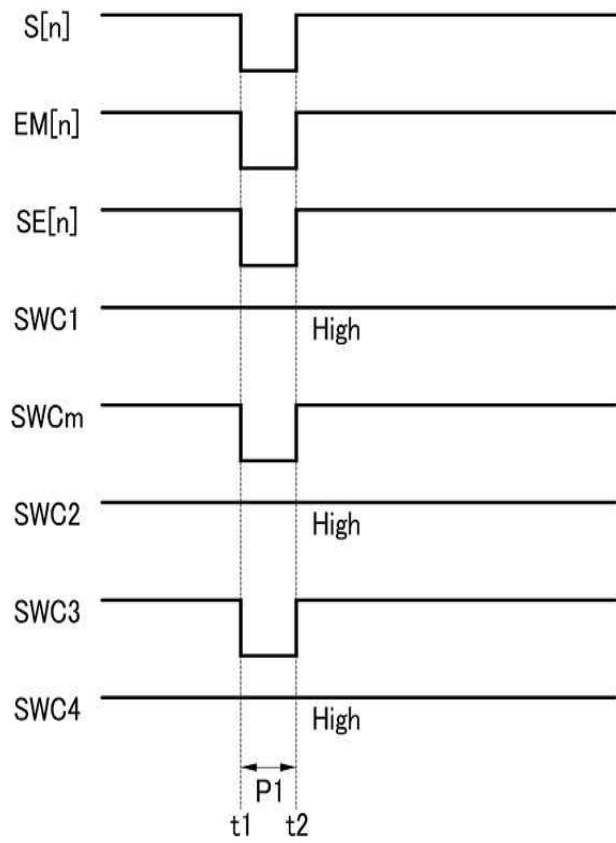
도면1



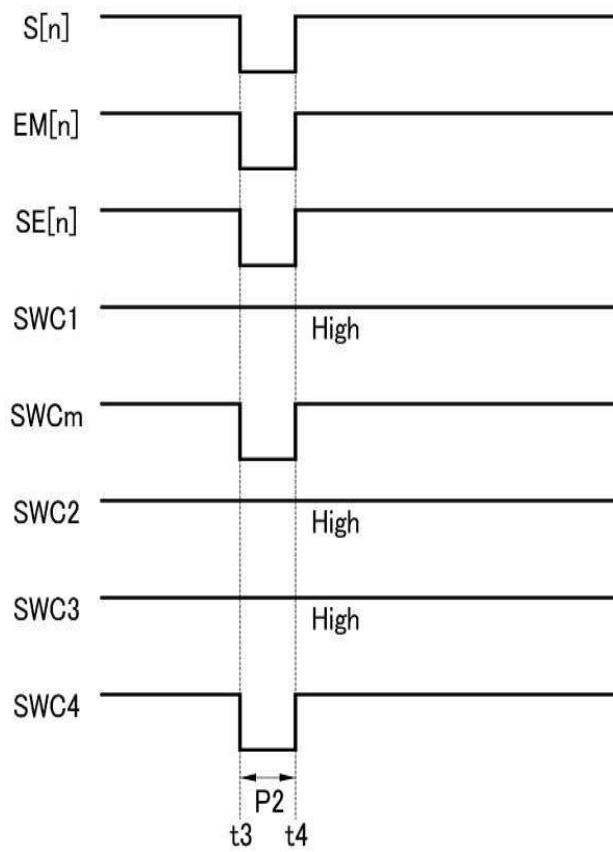
도면2



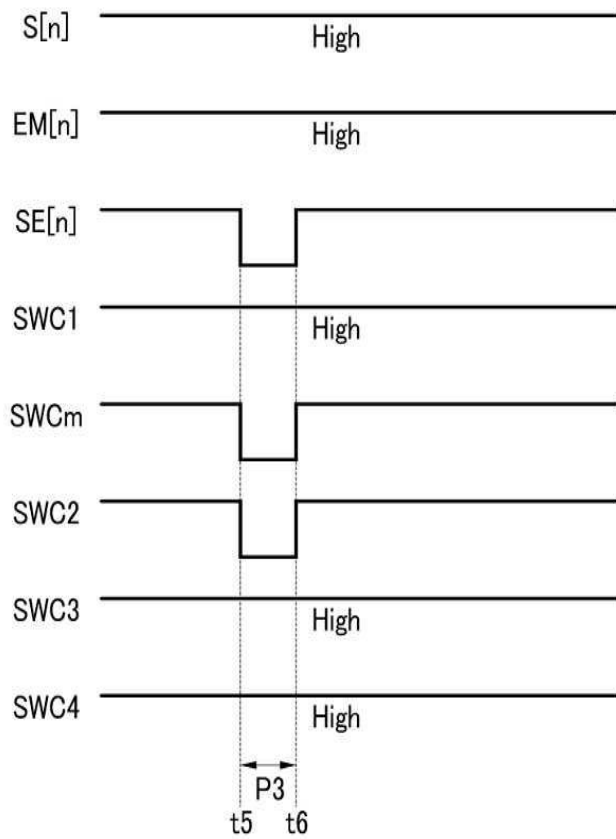
도면3



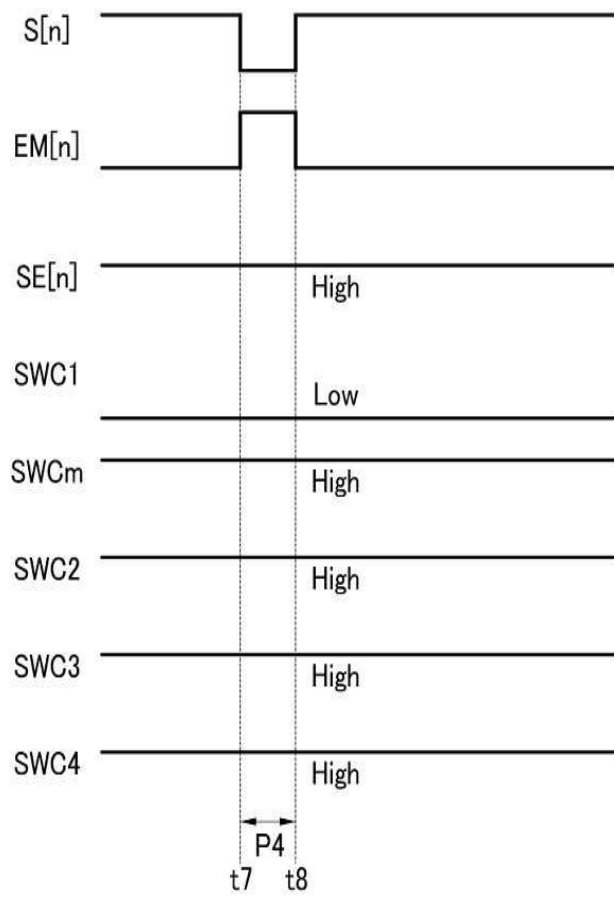
도면4



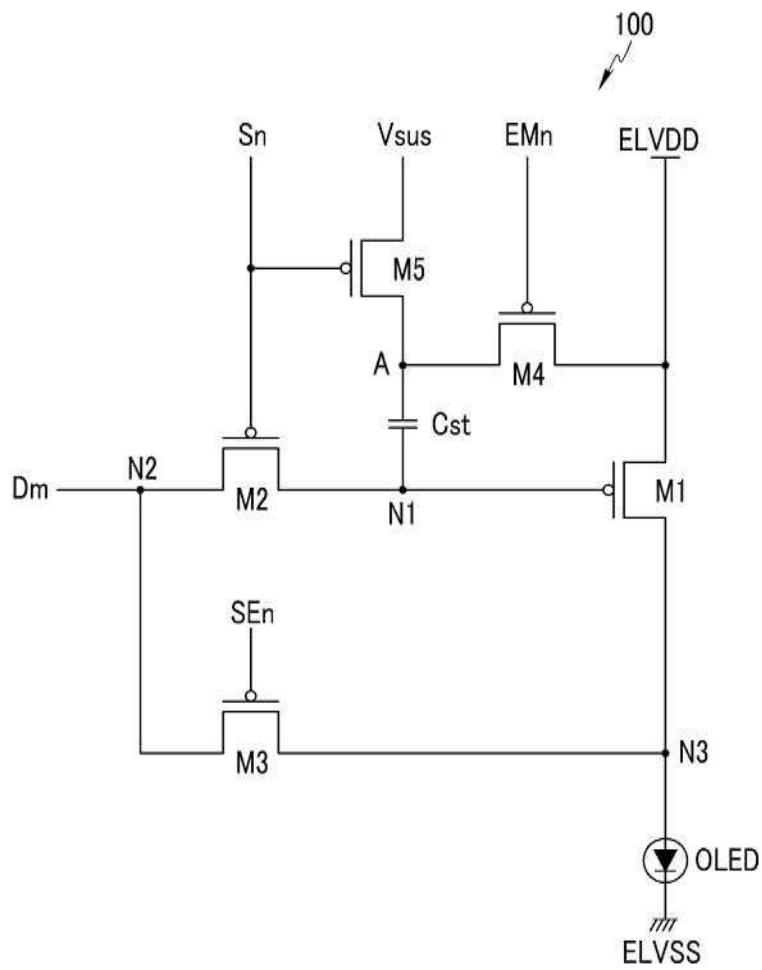
도면5



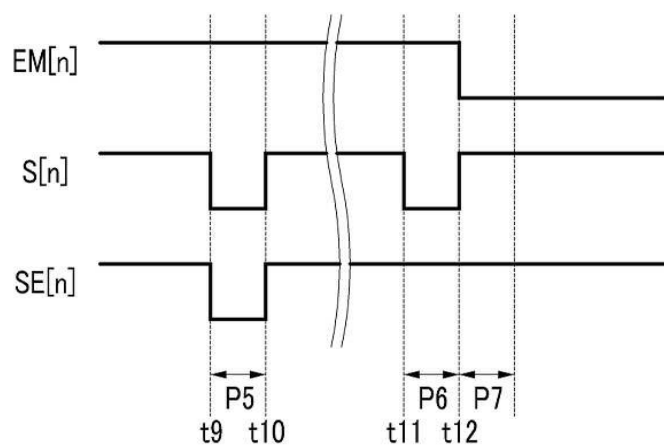
도면6



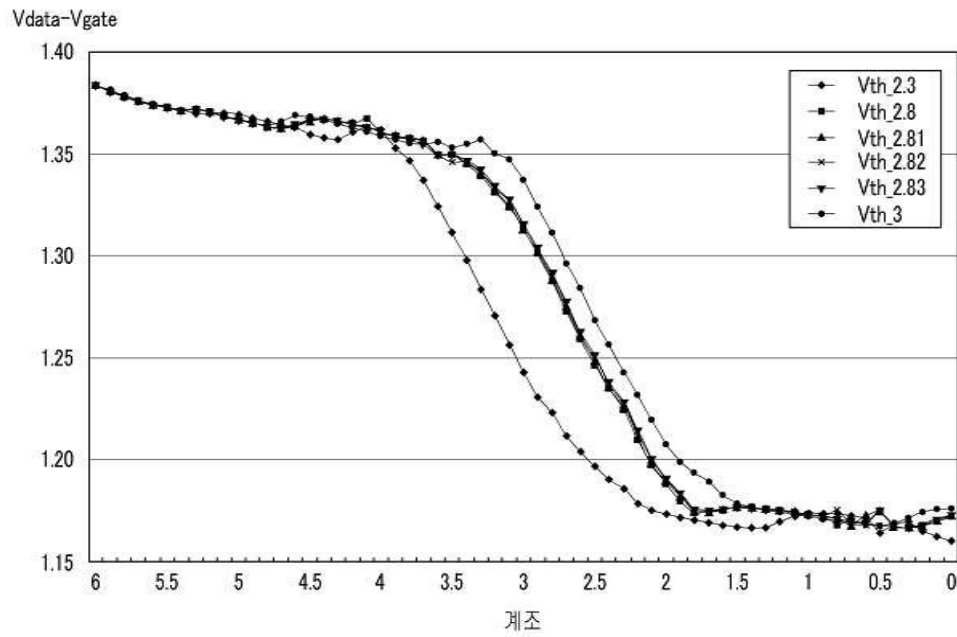
도면7



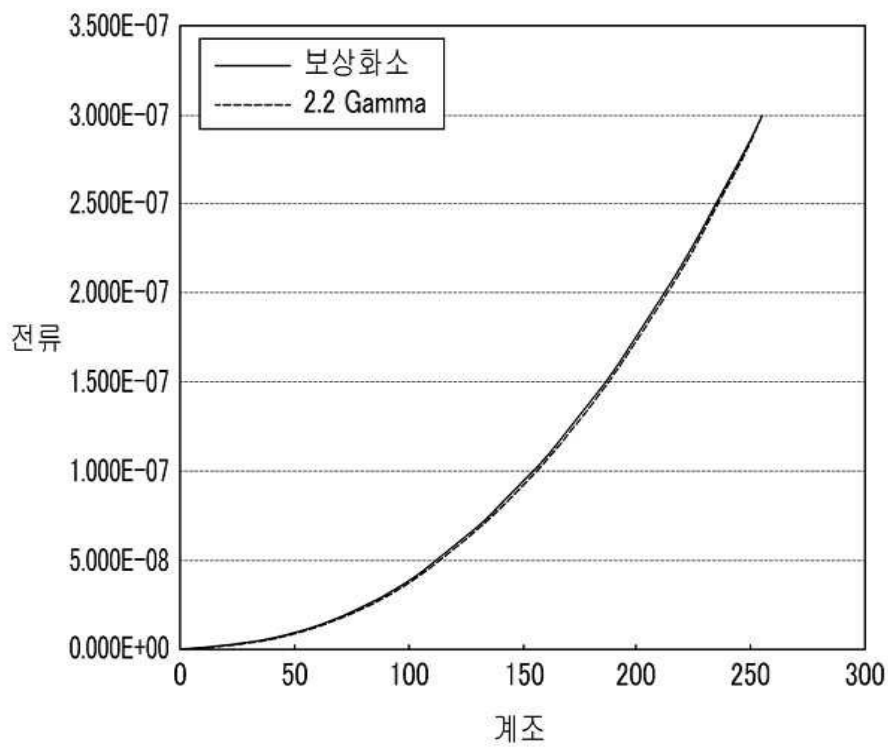
도면8



도면9



도면10



专利名称(译)	OLED显示器及其驱动方法		
公开(公告)号	KR1020110098475A	公开(公告)日	2011-09-01
申请号	KR1020100018118	申请日	2010-02-26
[标]申请(专利权)人(译)	三星显示有限公司		
申请(专利权)人(译)	三圣母工作显示有限公司		
当前申请(专利权)人(译)	三圣母工作显示有限公司		
[标]发明人	YOO MYOUNG HWAN 유명환 OH CHOON YUL 오춘열		
发明人	유명환 오춘열		
IPC分类号	G09G3/30		
CPC分类号	G09G2320/045 G09G2300/0861 G09G2300/0842 G09G3/325 G09G2320/0233		
其他公开文献	KR101065419B1		
外部链接	Espacenet		

摘要(译)

本发明涉及有机发光显示装置及其驱动方法，具体涉及根据本发明优选实施例的有机发光显示装置是多个有机发光二极管和多个有机发光二极管用于向提供补偿的定时控制单元提供数据电压的数据驱动器：被通知补充量并修改输入图像数据信号并被校正的图像数据信号根据输入的图像数据信号确定补充量，它保存了驱动晶体管的每个反冲电压的每个阈值电压和多个阈值电压和多个使用阈值电压和多个像素数据电压基于校正的图像数据信号产生，如上所述，它被通知所施加的预定电压。

