

(19)대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.
H05B 33/22 (2006.01)
H05B 33/10 (2006.01)

(11) 공개번호 10-2006-0061170
(43) 공개일자 2006년06월07일

(21) 출원번호 10-2004-0100072
(22) 출원일자 2004년12월01일

(71) 출원인 엘지전자 주식회사
서울특별시 영등포구 여의도동 20번지

(72) 발명자 김학수
서울특별시 강북구 미아7동 SK북한산시티아파트 143동 903호
배효대
대구광역시 달서구 용산동 청구타운 102동 1003호

(74) 대리인 김영호

심사청구 : 있음

(54) 유기 전계발광 표시소자 및 그 제조방법

요약

본 발명은 소비전력을 감소시킬 수 있는 유기 전계발광 표시소자 및 그 제조방법에 관한 것이다.

본 발명은 데이터라인과; 상기 데이터라인과 교차되게 형성되는 격벽과; 하나의 신호라인을 공유하고 상기 격벽과 나란함과 아울러 상기 데이터라인과 교차되는 제1 및 제2 스캔라인과; 상기 제1 및 2 스캔라인 사이에 위치함과 아울러 $n(n>2)$ 분할된 더미 격벽을 구비한다.

대표도

도 5

명세서

도면의 간단한 설명

도 1은 종래의 유기 전계발광 표시소자를 개략적으로 나타내는 도면이다.

도 2는 도 1에 도시된 A 영역을 자세히 나타내는 평면도이다.

도 3은 종래의 유기 전계발광 표시소자에 형성되는 전류패스를 나타내는 도면이다.

도 4는 본 발명의 실시 예에 따른 유기 전계발광 표시소자를 개략적으로 나타내는 도면이다.

도 5는 본 발명의 제1 실시 예에 따른 유기 전계발광 표시소자를 나타내는 평면도이다.

도 6은 본 발명의 제1 실시 예에 따른 유기 전계발광 표시소자에 형성되는 전류패스를 나타내는 도면이다.

도 7a 내지 7c는 본 발명의 제1 실시 예에 따른 유기 전계발광 표시소자의 제조방법을 단계적으로 나타내는 평면도이다.

도 8은 본 발명의 제2 실시 예에 따른 유기 전계발광 표시소자를 나타내는 평면도이다.

도 9는 본 발명의 제2 실시 예에 따른 유기 전계발광 표시소자에 형성되는 전류패스를 나타내는 도면이다.

도 10a 내지 10c는 본 발명의 제2 실시 예에 따른 유기 전계발광 표시소자의 제조방법을 단계적으로 나타내는 평면도이다.

< 도면의 주요 부분에 대한 부호의 간단한 설명 >

10, 60 : 유기발광다이오드 8, 58 : 격벽

20, 70 : 표시패널 22, 72 : 데이터 구동부

24, 74 : 스캔 구동부

발명의 상세한 설명

발명의 목적

발명이 속하는 기술 및 그 분야의 종래기술

본 발명은 유기 전계발광 표시소자에 관한 것으로 특히, 소비전력을 감소시킬 수 있는 유기 전계발광 표시소자 및 그 제조방법에 관한 것이다.

최근, 음극선관(Cathode Ray Tube)의 단점인 무게와 부피를 줄일 수 있는 각종 평판 표시장치들이 개발되고 있다. 평판 표시장치로는 액정 표시장치(Liquid Crystal Display : 이하 "LCD"라 함), 전계 방출 표시장치(Field Emission Display : FED), 플라즈마 디스플레이 패널(Plasma Display Panel : 이하 PDP"라 함) 및 전계발광(Electro-luminescence : 이하 "EL"이라 함) 표시소자 등이 있다. PDP는 구조와 제조공정이 비교적 단순하기 때문에 대화면화에 가장 유리하지만 발광효율과 휘도가 낮고 소비전력이 큰 단점이 있다. LCD는 노트북 컴퓨터의 표시소자로 주로 이용되면서 수요가 늘고 있지만, 대화면화 어렵고 백라이트 유닛으로 인하여 소비전력이 큰 단점이 있다. 또한, LCD는 편광필터, 프리즘시트, 확산판 등의 광학소자들에 의해 광손실이 많고 시야각이 좁은 단점이 있다. 이에 비하여, EL 소자는 발광층의 재료에 따라 무기 EL 소자와 유기 EL 소자로 대별되며 스스로 발광하는 자발광소자로서 응답속도가 빠르고 발광효율, 휘도 및 시야각이 큰 장점이 있다. 무기 EL 소자는 유기 EL 소자에 비하여 전력소모가 크고 고휘도를 얻을 수 없으며 R, G, B의 다양한 색을 발광시킬 수 없다. 반면에, 유기 EL 소자는 수십 볼트의 낮은 직류 전압에서 구동됨과 아울러, 빠른 응답속도를 가지고, 고휘도를 얻을 수 있으며 R, G, B의 다양한 색을 발광시킬 수 있어 차세대 평판 디스플레이소자에 적합하다.

도 1은 종래의 유기 EL 표시소자를 개략적으로 나타내는 도면이다.

도 1을 참조하면, 종래의 유기 EL 표시소자는 서로 교차되도록 형성되는 데이터라인들(DL1 내지 DLm) 및 스캔라인들(SL1 내지 SLn)과, 그 교차부마다 형성되어 매트릭스타입으로 배열된 제1 및 제2 유기발광다이오드들(10a, 10b)을 구비하는 유기 EL 표시패널(20)을 구비한다.

또한, 스캔라인들(SL1 내지 SLn)에 스캔펄스를 공급하는 스캔 구동부(24)와, 데이터라인들(DL1 내지 DLm)에 데이터펄스를 공급하는 데이터 구동부(22) 및 스캔 구동부(24)로부터 인가되는 스캔펄스를 스캔라인들(SL1 내지 SLn)에 인가시켜주는 스캔패드들(SP1 내지 SPk(여기서, k는 n/2))을 구비한다.

스캔라인들(SL1 내지 SLn)은 스캔라인들(SL1 내지 SLn) 중 각각 하나의 기수 및 우수 번째 스캔라인들(SL1, SL3, ... SLn-1 / SL2, SL4 ... SLn)이 짝을 이루어 각각 하나의 스캔패드(SP1 내지 SPk 중 어느 하나)에 공통으로 접속된다. 예를 들어 제1 스캔라인(SL1)과, 제2 스캔라인(SL2)이 제1 스캔패드(SP1)에 공통으로 접속된다. 따라서, 스캔 구동부(24)로부터 스캔라인들(SL1 내지 SLn)에 공급되는 스캔펄스(SCAN)는 짝으로 이루어진 기수 및 우수 번째 스캔라인들(SL1, SL3, ... SLn-1 / SL2, SL4 ... SLn)에 동시에 공급된다.

제1 유기발광다이오드(10a)들은 그 양극이 기수 번째 데이터라인들(DL1, DL3, ... DLm-1)에 접속되고 그 음극은 기수 번째 스캔라인들(SL1, SL3, ... SLn-1)에 접속되며, 제2 유기발광다이오드(10b)들은 그 양극이 우수 번째 데이터라인들(DL2, DL4 ... DLn)에 접속되고 그 음극은 우수 번째 스캔라인들(SL2, SL4 ... SLn)에 접속된다. 이에 따라, 스캔 구동부(24)로부터 스캔라인들(SL1 내지 SLn)에 공급되는 스캔펄스(SCAN)가 짝으로 이루어진 기수 및 우수 번째 스캔라인들(SL1, SL3, ... SLn-1 / SL2, SL4 ... SLn)에 동시에 공급되더라도 데이터 구동부(22)는 제1 및 제2 유기발광다이오드들(10a, 10b)을 각각 따로 구동할 수 있다.

제1 및 제2 유기발광다이오드들(10a, 10b)은 그 음극에 접속된 스캔라인들(SL1 내지 SLn)에 부극성 스캔펄스가 공급됨과 동시에 제1 유기발광다이오드(10a)들의 양극에 접속된 기수 번째 데이터라인들(DL1, DL3, ... DLm-1)과 제2 유기발광다이오드(10b)들의 양극에 접속된 우수 번째 데이터라인들(DL2, DL4, ... DLm)에 정극성 데이터펄스가 각각 공급될 때, 순방향 바이어스에 의해 전류가 흐르면서 발광한다.

또한, 제1 및 제2 유기발광다이오드(10a, 10b)들은 각각 컬러 화상의 구현을 위하여 적색 형광체를 갖는 제1 EL 셀(R)과, 녹색 형광체를 갖는 제2 EL 셀(G) 및 청색 형광체를 갖는 제2 EL 셀(B)로 형성된다. 유기 EL 표시소자의 한 화소에 해당하는 제1 및 제2 유기발광다이오드(10a, 10b)들은 각각 제1 내지 제3 EL 셀(R, G, B)의 조합에 의하여 한 화소에 대한 컬러 화상을 구현하게 된다.

도 2는 도 1에 도시된 A 영역을 자세히 나타내는 평면도이다.

도 2를 참조하면, 종래의 유기 EL 표시소자는 서로 교차되게 형성되는 데이터라인(DL) 및 제1 및 제2 스캔라인(SL1, SL2)과, 데이터라인(DL)과 제1 및 제2 스캔라인(SL1, SL2)의 교차부마다 형성된 제1 내지 제3 EL 셀(R, G, B)들과, 데이터라인(DL)을 가로지르며 스캔라인(SL1, SL2)과 나란한 방향으로 형성되는 제1 및 제2 격벽(8a, 8b)을 구비한다. 또한, 제1 내지 제3 EL 셀(R, G, B) 어레이들이 형성된 EL 셀 어레이영역 외곽 비표시영역에 제1 스캔링크(SK1)를 구비한다.

제1 스캔링크(SK1)는 스캔 구동부로부터 제1 스캔패드에 인가되는 스캔펄스를 제1 및 제2 스캔라인(SL1, SL2)에 인가시켜 준다.

데이터라인(DL)은 기판 상에 투명전도성물질이 전면 증착된 후 패터닝됨으로써 EL 셀 어레이영역에 일정간격 이격되어 다수개 형성되며, 이 때, 비표시영역에 제1 스캔링크(SK1)의 투명도전층이 함께 형성된다. 데이터라인(DL)이 형성된 기판 상의 EL 셀 어레이영역에는 제1 내지 제3 EL 셀(R, G, B)마다 개구부를 가지는 절연막(미도시)이 형성된다. 데이터라인(DL) 및 절연막이 형성된 기판 상의 EL 셀 어레이영역에는 제1 내지 제3 EL 셀(R, G, B) 및 제1 및 제2 스캔라인(SL1, SL2)의 분리를 위한 제1 및 제2 격벽(8a, 8b)이 형성된다. 이 때, 제1 격벽(8a)은 비표시영역까지 연장되어 형성되지만 제2 격벽(8b)은 EL 셀 어레이영역에만 형성된다. 제1 및 제2 격벽(8a, 8b)이 형성된 기판 상의 EL 셀 어레이영역에는 유기 발광물질이 마스크를 이용하여 증착 제1 내지 제3 EL 셀(R, G, B)이 형성되며, 연이어, 제1 및 제2 스캔라인(SL1, SL2)과 비표시영역에 제1 스캔링크(SK1)의 금속도전층이 전극물질의 전면 증착을 통하여 형성된다.

스캔 구동부(24)로부터 제1 스캔링크(SK1)를 거쳐 제1 및 제2 스캔라인(SL1, SL2)에 부극성 스캔펄스가 인가되고, 이와 동시에 데이터 구동부(22)로부터 데이터라인(DL)을 통해 정극성 데이터펄스가 인가되면, 제1 내지 제3 EL 셀(R, G, B)들에 인가되는 전류는 도 3에 도시된 바와 같은 전류패스를 통하여 동시에 제1 스캔링크(SK1)로 흘러 나가면서 제1 내지 제3 EL 셀(R, G, B)들은 발광하게 된다.

이러한 유기 EL 표시소자에 만약 제1 및 제2 스캔라인(SL1, SL2)을 풀 화이트(Full White)로 구동하기 위한 전류가 인가되거나 비교적 큰 전류가 인가되는 경우, 제1 및 제2 스캔라인(SL1, SL2)들은 제1 및 제2 스캔라인(SL1, SL2)에 공급되는 전류에 대하여 그 부하를 견디지 못하는 경우가 자주 발생된다.

이 때, 비표시영역에 형성되는 스캔링크(SK)는 하나의 스캔링크(SK)가 짝으로 이루어진 기수 및 우수 번째 스캔라인들(SL1, SL3, ... SLn-1 / SL2, SL4 ... SLn)에 스캔펄스를 인가하기 때문에 스캔라인(SL1 내지 SLn)에 비해 절반의 수로 형성할 수 있어 비표시영역에 형성되는 스캔링크(SK)를 보다 넓게 형성할 수 있다. 이에 따라, 스캔링크(SK)의 라인저항은 줄어들게 되며, 스캔링크(SK)의 라인저항이 줄어들어 따라 유기 EL 표시소자의 소비전력은 줄어들게 된다.

그러나, 스캔링크(SK)의 라인저항은 줄어든다 하더라도 여전히 EL 셀 어레이영역의 제1 및 제2 스캔라인(SL1, SL2)의 라인저항은 줄어들지 않음에 따라 유기 EL 표시소자의 소비전력을 줄이는데는 한계가 있다.

발명이 이루고자 하는 기술적 과제

따라서, 본 발명의 목적은 소비전력을 감소시킬 수 있는 유기 전계발광 표시소자 및 그 제조방법에 있다.

발명의 구성 및 작용

상기의 목적을 달성하기 위하여, 본 발명의 실시 예에 따른 유기 전계발광 표시소자는 데이터라인과; 상기 데이터라인과 교차되게 형성되는 격벽과; 하나의 신호라인을 공유하고 상기 격벽과 나란함과 아울러 상기 데이터라인과 교차되는 제1 및 제2 스캔라인과; 상기 제1 및 2 스캔라인 사이에 위치함과 아울러 $n(n>2)$ 분할된 더미 격벽을 구비한다.

상기 유기 전계발광 표시소자는 상기 데이터라인과 상기 제1 및 제2 스캔라인 중 어느 하나의 교차영역 각각에 형성되는 서로 다른 색을 구현하는 제1 내지 제3 서브 화소들을 포함하는 화소들을 더 구비하고, 상기 더미 격벽은 상기 화소들 사이에 각각 위치한다.

상기 유기 전계발광 표시소자는 상기 데이터라인과 상기 제1 및 제2 스캔라인 중 어느 하나의 교차영역 각각에 형성되는 서로 다른 색을 구현하는 제1 내지 제3 서브 화소들을 더 구비하고, 상기 더미 격벽은 상기 제1 내지 제3 서브 화소들 사이에 각각 위치한다.

본 발명의 실시 예에 따른 유기 전계발광 표시소자의 제조방법은 데이터라인을 형성하는 단계와; 상기 데이터라인과 교차되는 격벽 및 $n(n>2)$ 분할된 더미 격벽을 형성하는 단계와; 하나의 신호라인을 공유하고 상기 격벽 및 상기 더미 격벽과 나란함과 아울러 상기 데이터라인과 교차되는 제1 및 제2 스캔라인을 형성하는 단계를 포함하며, 상기 더미 격벽은 상기 제1 및 제2 스캔라인 사이에 형성된다.

상기 유기 전계발광 표시소자의 제조방법은 상기 데이터라인과 상기 제1 및 제2 스캔라인 중 어느 하나의 교차영역 각각에 서로 다른 색을 구현하는 제1 내지 제3 서브 화소들을 포함하는 화소들을 형성하는 단계를 더 포함하고, 상기 더미 격벽은 상기 화소들 사이에 각각 형성된다.

상기 유기 전계발광 표시소자의 제조방법은 상기 데이터라인과 상기 제1 및 제2 스캔라인 중 어느 하나의 교차영역 각각에 서로 다른 색을 구현하는 제1 내지 제3 서브 화소들을 형성하는 단계를 더 포함하고, 상기 더미 격벽은 상기 제1 내지 제3 서브 화소들 사이에 각각 형성된다.

이하, 도 4 내지 도 8를 참조하여 본 발명의 바람직한 실시 예에 대하여 설명하기로 한다.

도 4는 본 발명의 실시 예에 따른 유기 EL 표시소자를 개략적으로 나타내는 도면이다.

도 4를 참조하면, 본 발명의 실시 예에 따른 유기 EL 표시소자는 서로 교차되도록 형성되는 데이터라인들(DL1 내지 DLm) 및 스캔라인들(SL1 내지 SLn)과, 그 교차부마다 형성되어 매트릭스타입으로 배열된 제1 및 제2 유기발광다이오드들(60a, 60b)을 구비하는 유기 EL 표시패널(70)을 구비한다.

또한, 스캔라인들(SL1 내지 SLn)에 스캔펄스를 공급하는 스캔 구동부(74)와, 데이터라인들(DL1 내지 DLm)에 데이터펄스를 공급하는 데이터 구동부(72) 및 스캔 구동부(74)로부터 인가되는 스캔펄스를 스캔라인들(SL1 내지 SLn)에 인가시켜 주는 스캔패드들(SP1 내지 SPk(여기서, k는 $n/2$))을 구비한다.

스캔라인들(SL1 내지 SLn)은 스캔라인들(SL1 내지 SLn) 중 각각 하나의 기수 및 우수 번째 스캔라인들(SL1, SL3, ... SLn-1 / SL2, SL4 ... SLn)이 짝을 이루어 각각 하나의 스캔패드(SP1 내지 SPk 중 어느 하나)에 공통으로 접속된다. 예를

들어 제1 스캔라인(SL1)과, 제2 스캔라인(SL2)이 제1 스캔패드(SP1)에 공통으로 접속된다. 따라서, 스캔 구동부(74)로부터 스캔라인들(SL1 내지 SLn)에 공급되는 스캔펄스(SCAN)는 짝으로 이루어진 기수 및 우수 번째 스캔라인들(SL1, SL3, ... SLn-1 / SL2, SL4 ... SLn)에 동시에 공급된다.

제1 유기발광다이오드(60a)들은 그 양극이 기수 번째 데이터라인들(DL1, DL3, ... DLm-1)에 접속되고 그 음극은 기수 번째 스캔라인들(SL1, SL3, ... SLn-1)에 접속되며, 제2 유기발광다이오드(60b)들은 그 양극이 우수 번째 데이터라인들(DL2, DL4 ... DLn)에 접속되고 그 음극은 우수 번째 스캔라인들(SL2, SL4 ... SLn)에 접속된다. 이에 따라, 스캔 구동부(74)로부터 스캔라인들(SL1 내지 SLn)에 공급되는 스캔펄스(SCAN)가 짝으로 이루어진 기수 및 우수 번째 스캔라인들(SL1, SL3, ... SLn-1 / SL2, SL4 ... SLn)에 동시에 공급되더라도 데이터 구동부(72)는 제1 및 제2 유기발광다이오드들(60a, 60b)을 각각 따로 구동할 수 있다.

제1 및 제2 유기발광다이오드들(60a, 60b)은 그 음극에 접속된 스캔라인들(SL1 내지 SLn)에 부극성 스캔펄스가 공급됨과 동시에 제1 유기발광다이오드(60a)들의 양극에 접속된 기수 번째 데이터라인들(DL1, DL3, ... DLm-1)과 제2 유기발광다이오드(60b)들의 양극에 접속된 우수 번째 데이터라인들(DL2, DL4, ... DLm)에 정극성 데이터펄스가 각각 공급될 때, 순방향 바이어스에 의해 전류가 흐르면서 발광한다.

또한, 제1 및 제2 유기발광다이오드(10a, 10b)들은 각각 컬러 화상의 구현을 위하여 적색 형광체를 갖는 제1 EL 셀(R)과, 녹색 형광체를 갖는 제2 EL 셀(G) 및 청색 형광체를 갖는 제2 EL 셀(B)로 형성된다. 유기 EL 표시소자의 한 화소에 해당하는 제1 및 제2 유기발광다이오드(10a, 10b)들은 각각 제1 내지 제3 EL 셀(R, G, B)의 조합에 의하여 한 화소에 대한 컬러 화상을 구현하게 된다.

도 5는 본 발명의 제1 실시 예에 따른 도 4에 도시된 B 영역을 자세히 나타내는 평면도이다.

도 5를 참조하면, 본 발명의 제1 실시 예에 따른 유기 EL 표시소자는 서로 교차되게 형성되는 데이터라인(DL) 및 제1 및 제2 스캔라인(SL1, SL2)과, 데이터라인(DL)을 가로지르며 제1 및 제2 스캔라인(SL1, SL2)과 나란한 방향으로 형성되는 제1 및 제2 격벽(58a, 58b)을 구비한다. 또한, 제1 내지 제3 EL 셀(R, G, B) 어레이들이 형성된 EL 셀 어레이영역 외곽 비표시영역에 제1 스캔링크(SK1)를 구비한다. 제1 스캔링크(SK1)는 스캔 구동부로부터 제1 스캔패드에 인가되는 스캔펄스를 제1 및 제2 스캔라인(SL1, SL2)에 인가시켜 준다.

여기서, 제2 격벽(58b)은 하나의 화소에 해당하는 제1 내지 제3 EL 셀(R, G, B) 마다 각각 분리되도록 형성된다. 이에 따라, 제1 및 제2 스캔라인(SL1, SL2)은 제2 격벽이 분리된 영역에서 연결되게 되어 제1 및 제2 스캔라인(SL1, SL2)은 보다 넓은 폭을 가지며 형성되어 제1 및 제2 스캔라인(SL1, SL2)의 저항은 줄어들게 된다. 따라서, 제1 및 제2 스캔라인(SL1, SL2)에 인가된 전류는 도 6과 같은 전류패스의 형성을 통하여 제1 스캔링크(SK1)로 용이하게 제1 및 제2 스캔라인(SL1, SL2) 흘러 나갈 수 있어 유기 EL 표시소자의 소비전력을 감소시킬 수 있다.

도 7a 내지 도 7c는 본 발명의 제1 실시 예에 따른 유기 EL 표시소자의 제조방법을 단계적으로 나타내는 평면도이다.

도 7a를 참조하면, 데이터라인(DL)은 기관 상에 투명전도성물질이 전면 증착된 후 패터닝됨으로써 EL 셀 어레이영역에 일정간격 이격되어 다수개 형성되며, 이 때, 비표시영역에 제1 스캔링크(SK1)의 투명도전층이 함께 형성된다. 데이터라인(DL)이 형성된 기관 상의 EL 셀 어레이영역에는 제1 내지 제3 EL 셀(R, G, B)마다 개구부를 가지는 절연막(미도시)이 형성된다.

데이터라인(DL) 및 절연막이 형성된 기관 상의 EL 셀 어레이영역에는 도 7b와 같이, 제1 내지 제3 EL 셀(R, G, B) 및 제1 및 제2 스캔라인(SL1, SL2)의 분리를 위한 제1 및 제2 격벽(58a, 58b)이 형성된다. 이 때, 제1 격벽(58a)은 비표시영역까지 연장되어 형성되지만 제2 격벽(58b)은 EL 셀 어레이영역에만 형성된다. 또한, 제2 격벽(58b)은 하나의 화소에 해당하는 제1 내지 제3 EL 셀(R, G, B) 마다 각각 분리되도록 형성된다.

제1 및 제2 격벽(58a, 58b)이 형성된 기관 상의 EL 셀 어레이영역에는 유기발광물질이 마스크를 이용하여 증착 제1 내지 제3 EL 셀(R, G, B)이 형성되며, 연이어, 제1 및 제2 스캔라인(SL1, SL2) 및 비표시영역에는 제1 스캔링크(SK1)의 금속도전층이 전극물질의 전면 증착을 통하여 형성된다.

도 8은 본 발명의 제2 실시 예에 따른 도 4에 도시된 B 영역을 자세히 나타내는 평면도이다.

도 8을 참조하면, 본 발명의 제2 실시 예에 따른 유기 EL 표시소자는 서로 교차되게 형성되는 데이터라인(DL) 및 제1 및 제2 스캔라인(SL1, SL2)과, 데이터라인(DL)을 가로지르며 제1 및 제2 스캔라인(SL1, SL2)과 나란한 방향으로 형성되는 제1 및 제2 격벽(58a, 58b)을 구비한다. 또한, 제1 내지 제3 EL 셀(R, G, B) 어레이들이 형성된 EL 셀 어레이영역 외곽 비표시영역에 제1 스캔링크(SK1)를 구비한다. 제1 스캔링크(SK1)는 스캔 구동부로부터 제1 스캔패드에 인가되는 스캔펄스를 제1 및 제2 스캔라인(SL1, SL2)에 인가시켜 준다.

여기서, 제2 격벽(58b)은 제1 내지 제3 EL 셀(R, G, B)마다 각각 분리되도록 형성된다. 이에 따라, 제1 및 제2 스캔라인(SL1, SL2)은 제2 격벽이 분리된 영역에서 연결되게 되어 제1 및 제2 스캔라인(SL1, SL2)은 보다 넓은 폭을 가지며 형성되어 제1 및 제2 스캔라인(SL1, SL2)의 저항은 줄어들게 된다. 따라서, 제1 및 제2 스캔라인(SL1, SL2)에 인가된 전류는 도 9와 같은 전류패스를 통하여 제1 스캔링크(SK1)로 용이하게 제1 및 제2 스캔라인(SL1, SL2)를 흘러 나갈 수 있어 유기 EL 표시소자의 소비전력을 감소시킬 수 있다.

도 10a 내지 도 10c는 본 발명의 제2 실시 예에 따른 유기 EL 표시소자의 제조방법을 단계적으로 나타내는 평면도이다.

도 10a를 참조하면, 데이터라인(DL)은 기판 상에 투명전도성물질이 전면 증착된 후 패터닝됨으로써 EL 셀 어레이영역에 일정한격 이격되어 다수개 형성되며, 이 때, 비표시영역에 제1 스캔링크(SK1)의 투명도전층이 함께 형성된다. 데이터라인(DL)이 형성된 기판 상의 EL 셀 어레이영역에는 제1 내지 제3 EL 셀(R, G, B) 영역마다 개구부를 가지는 절연막(미도시)이 형성된다.

데이터라인(DL) 및 절연막이 형성된 기판 상의 EL 셀 어레이영역에는 도 10b와 같이, 제1 내지 제3 EL 셀(R, G, B) 및 제1 및 제2 스캔라인(SL1, SL2)의 분리를 위한 제1 및 제2 격벽(58a, 58b)이 형성된다. 이 때, 제1 격벽(58a)은 비표시영역까지 연장되어 형성되지만 제2 격벽(58b)은 EL 셀 어레이영역에만 형성된다. 또한, 제2 격벽(58b)은 제1 내지 제3 EL 셀(R, G, B) 마다 각각 분리되도록 형성된다.

제1 및 제2 격벽(58a, 58b)이 형성된 기판 상의 EL 셀 어레이영역에는 유기발광물질이 마스크를 이용하여 증착 제1 내지 제3 EL 셀(R, G, B)이 형성되며, 연이어, 제1 및 제2 스캔라인(SL1, SL2) 및 비표시영역에 제1 스캔링크(SK1)의 금속도전층이 전극물질의 전면 증착을 통하여 형성된다.

발명의 효과

상술한 바와 같이, 본 발명에 따른 스캔라인은 제2 격벽이 분리된 영역에서 연결되게 되어 스캔라인이 보다 넓은 폭을 가지며 형성될 수 있어 스캔라인의 저항은 줄어들게 되며, 이에 따라 유기 EL 표시소자의 소비전력을 감소시킬 수 있다.

이상 설명한 내용을 통해 당업자라면 본 발명의 기술사상을 일탈하지 아니하는 범위에서 다양한 변경 및 수정이 가능함을 알 수 있을 것이다. 따라서, 본 발명의 기술적 범위는 명세서의 상세한 설명에 기재된 내용으로 한정되는 것이 아니라 특허 청구의 범위에 의해 정하여져야만 할 것이다.

(57) 청구의 범위

청구항 1.

데이터라인과;

상기 데이터라인과 교차되게 형성되는 격벽과;

하나의 신호라인을 공유하고 상기 격벽과 나란함과 아울러 상기 데이터라인과 교차되는 제1 및 제2 스캔라인과;

상기 제1 및 2 스캔라인 사이에 위치함과 아울러 $n(n>2)$ 분할된 더미 격벽을 구비하는 것을 특징으로 하는 유기 전계발광 표시소자.

청구항 2.

제 1 항에 있어서,

상기 데이터라인과 상기 제1 및 제2 스캔라인 중 어느 하나의 교차영역 각각에 형성되는 서로 다른 색을 구현하는 제1 내지 제3 서브 화소들을 포함하는 화소들을 더 구비하고,

상기 더미 격벽은 상기 화소들 사이에 각각 위치하는 것을 특징으로 하는 유기 전계발광 표시소자.

청구항 3.

제 1 항에 있어서,

상기 데이터라인과 상기 제1 및 제2 스캔라인 중 어느 하나의 교차영역 각각에 형성되는 서로 다른 색을 구현하는 제1 내지 제3 서브 화소들을 더 구비하고,

상기 더미 격벽은 상기 제1 내지 제3 서브 화소들 사이에 각각 위치하는 것을 특징으로 하는 유기 전계발광 표시소자.

청구항 4.

데이터라인을 형성하는 단계와;

상기 데이터라인과 교차되는 격벽 및 $n(n>2)$ 분할된 더미 격벽을 형성하는 단계와;

하나의 신호라인을 공유하고 상기 격벽 및 상기 더미 격벽과 나란함과 아울러 상기 데이터라인과 교차되는 제1 및 제2 스캔라인을 형성하는 단계를 포함하며,

상기 더미 격벽은 상기 제1 및 제2 스캔라인 사이에 형성되는 것을 특징으로 하는 유기 전계발광 표시소자의 제조방법.

청구항 5.

제 4 항에 있어서,

상기 데이터라인과 상기 제1 및 제2 스캔라인 중 어느 하나의 교차영역 각각에 서로 다른 색을 구현하는 제1 내지 제3 서브 화소들을 포함하는 화소들을 형성하는 단계를 더 포함하고,

상기 더미 격벽은 상기 화소들 사이에 각각 형성되는 것을 특징으로 하는 유기 전계발광 표시소자의 제조방법.

청구항 6.

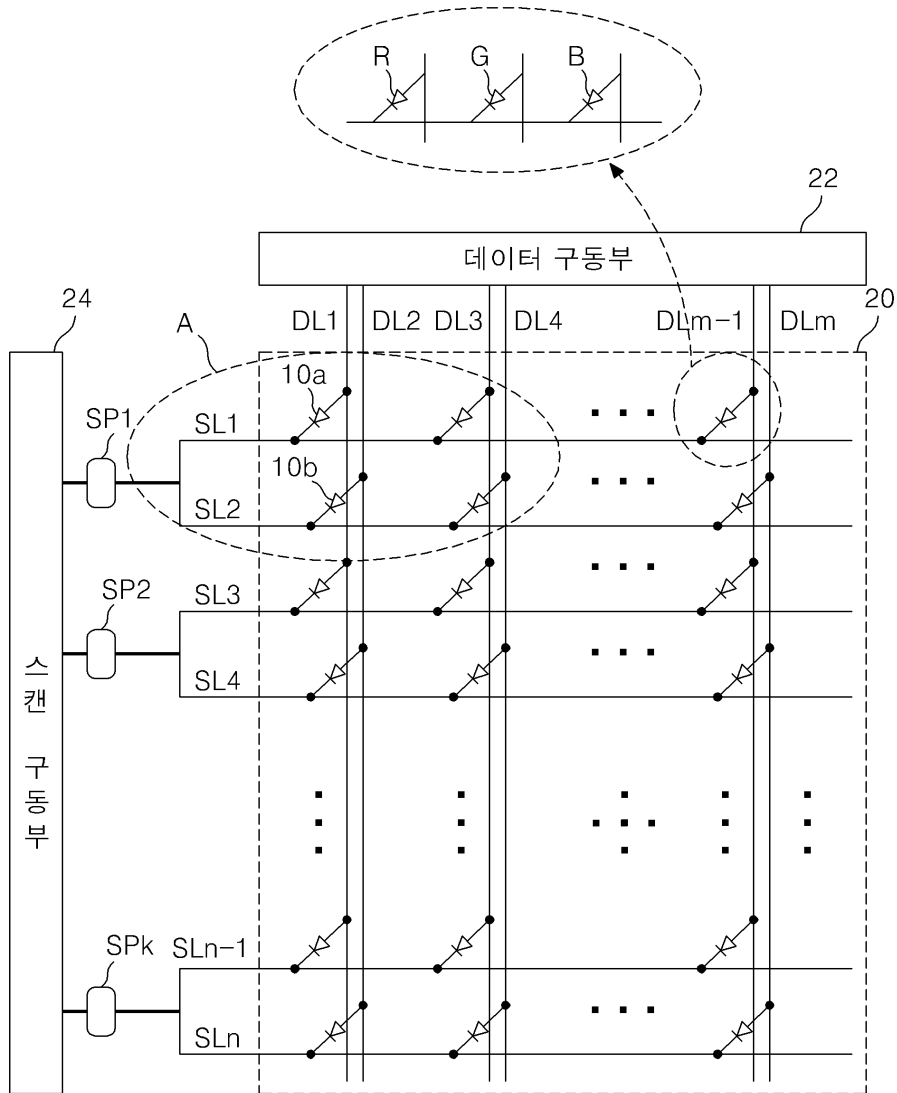
제 5 항에 있어서,

상기 데이터라인과 상기 제1 및 제2 스캔라인 중 어느 하나의 교차영역 각각에 서로 다른 색을 구현하는 제1 내지 제3 서브 화소들을 형성하는 단계를 더 포함하고,

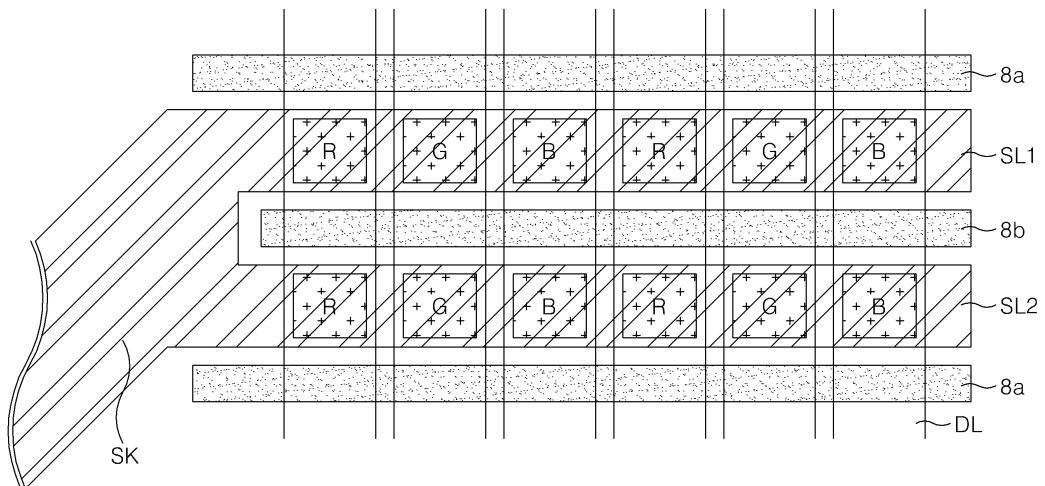
상기 더미 격벽은 상기 제1 내지 제3 서브 화소들 사이에 각각 형성되는 것을 특징으로 하는 유기 전계발광 표시소자의 제조방법.

도면

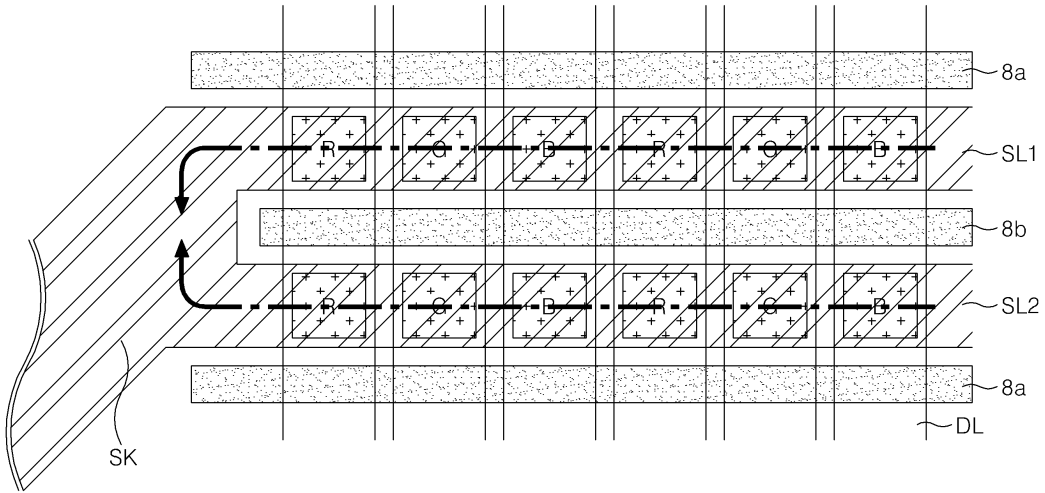
도면1



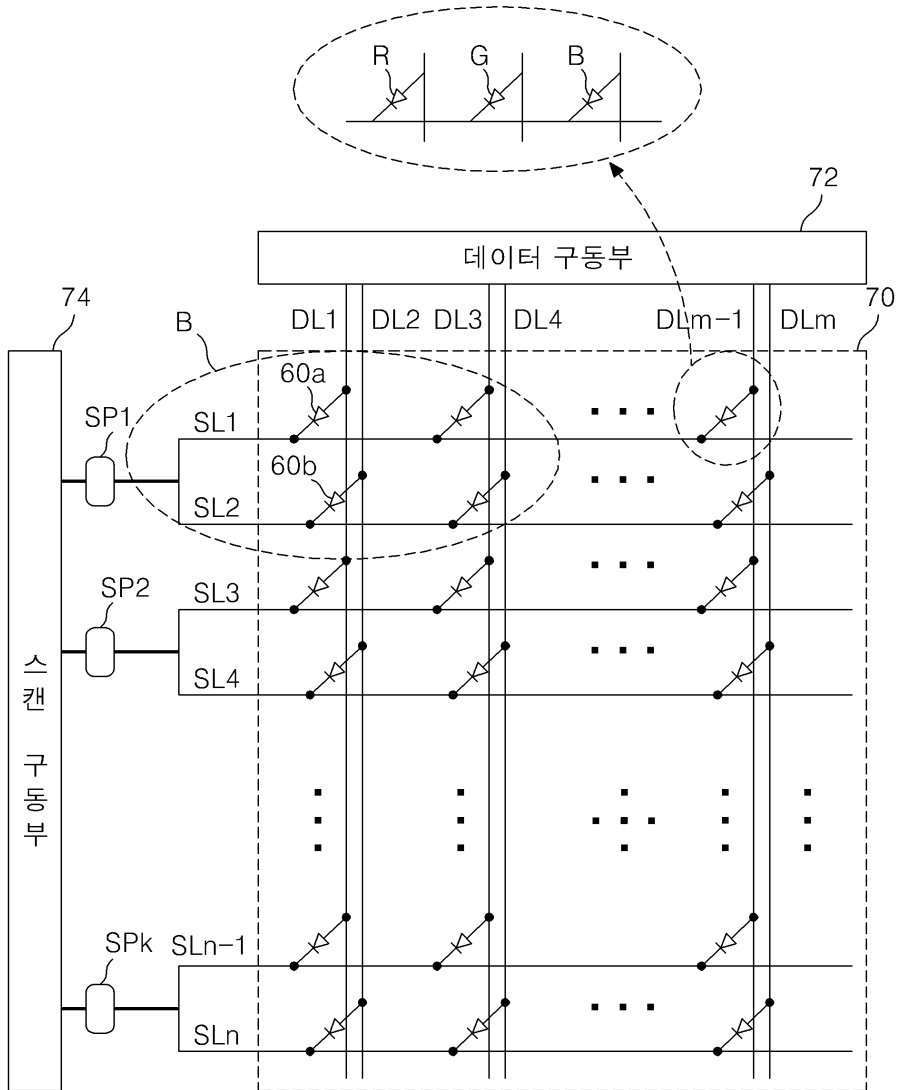
도면2



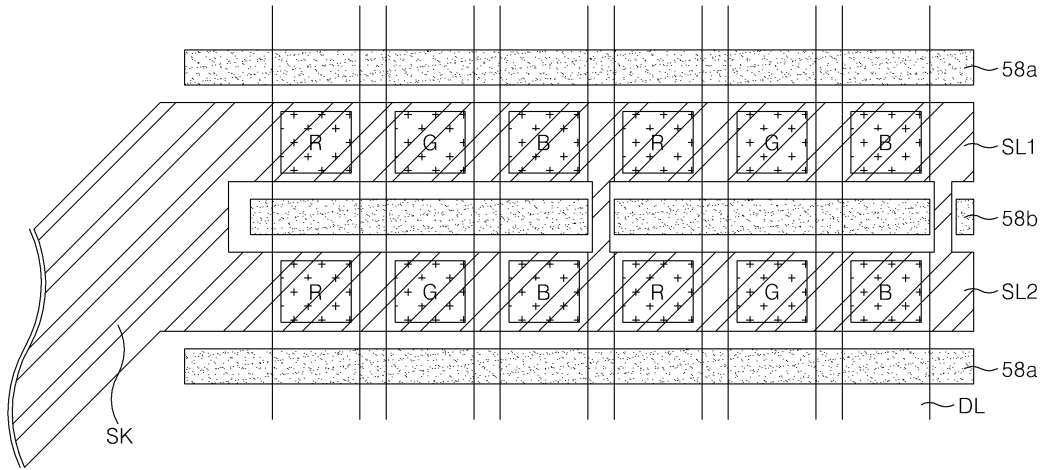
도면3



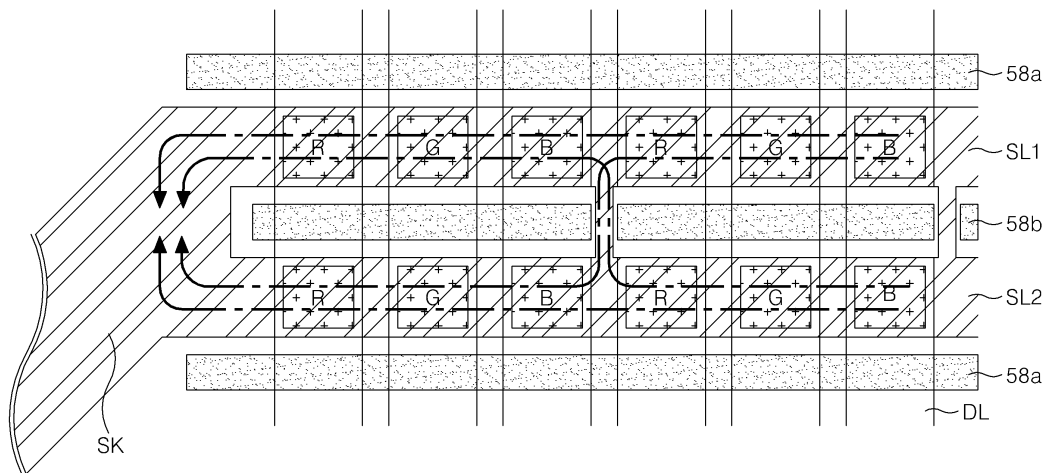
도면4



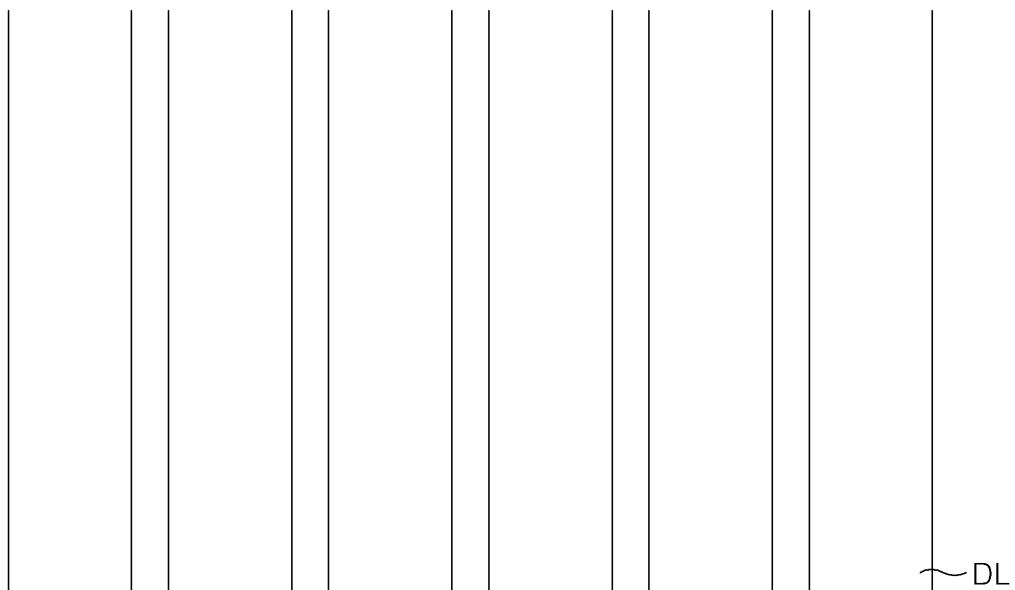
도면5



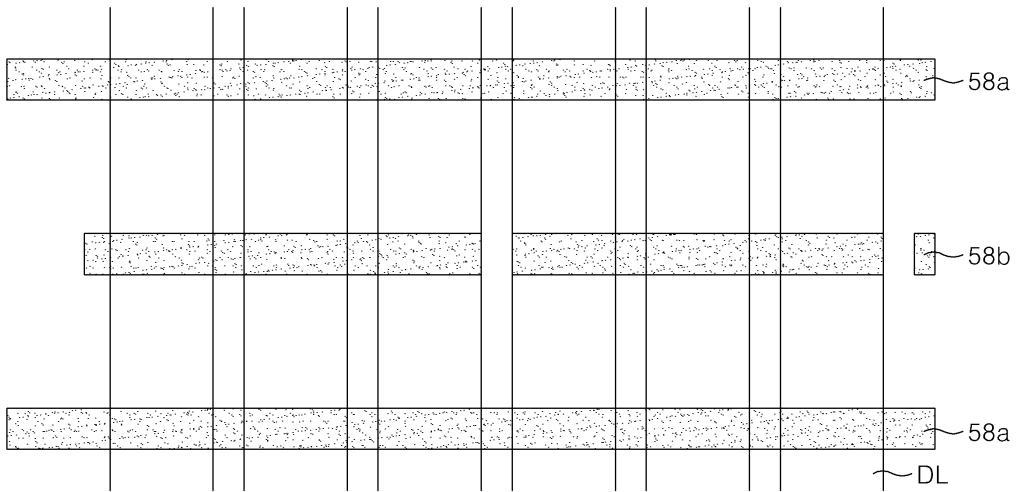
도면6



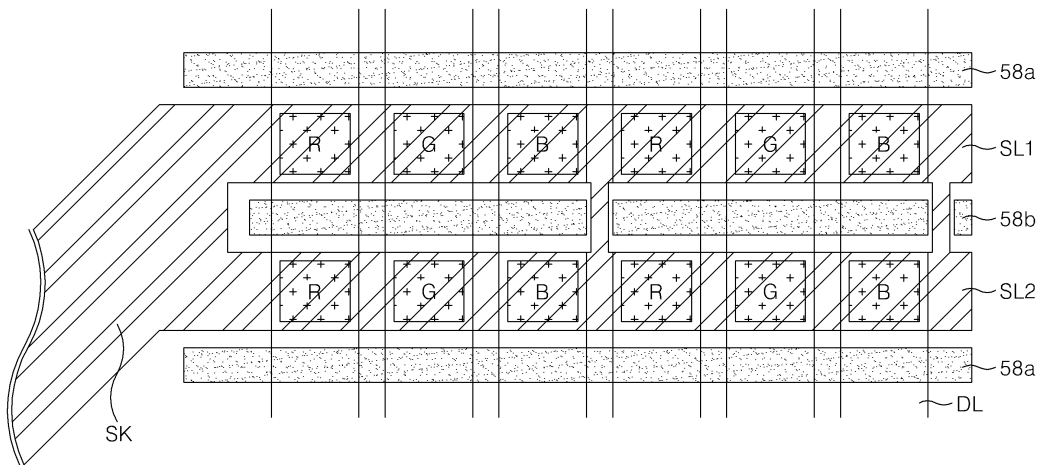
도면7a



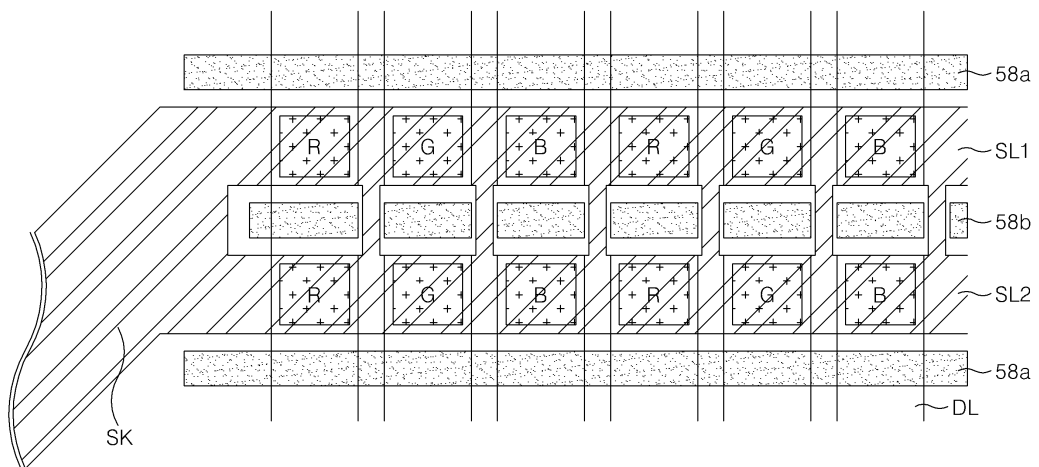
도면7b



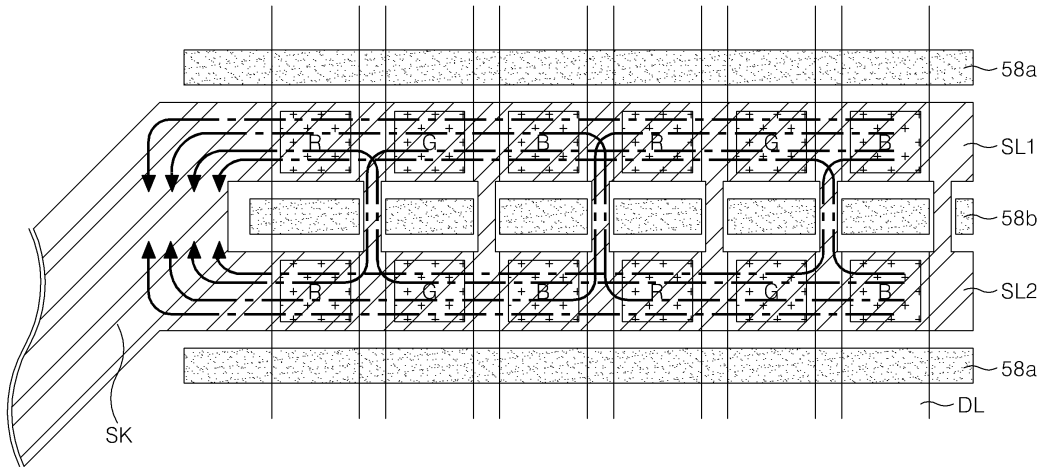
도면7c



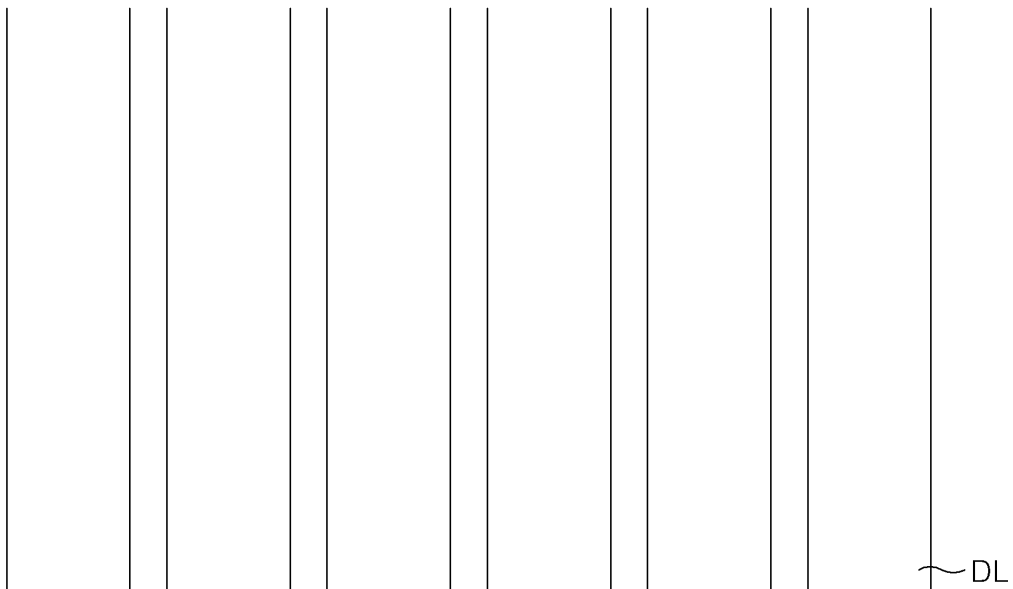
도면8



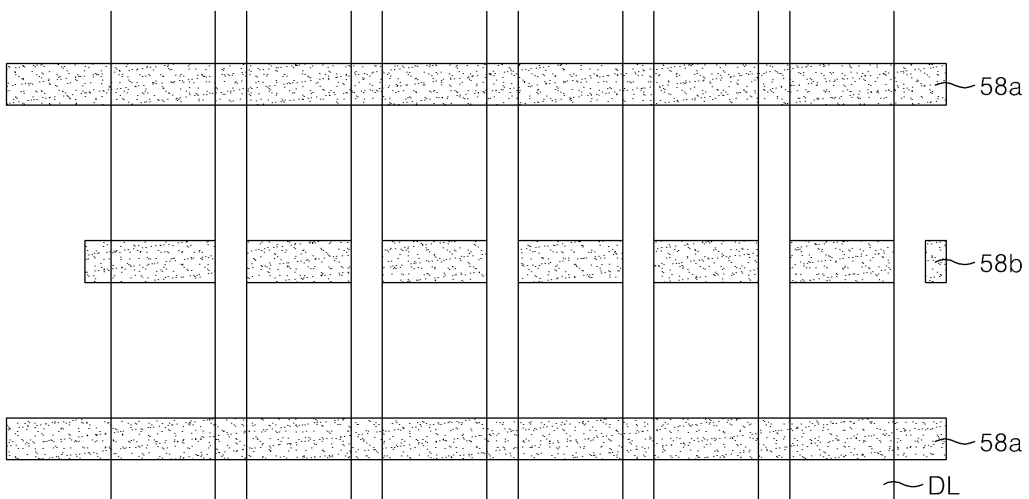
도면9



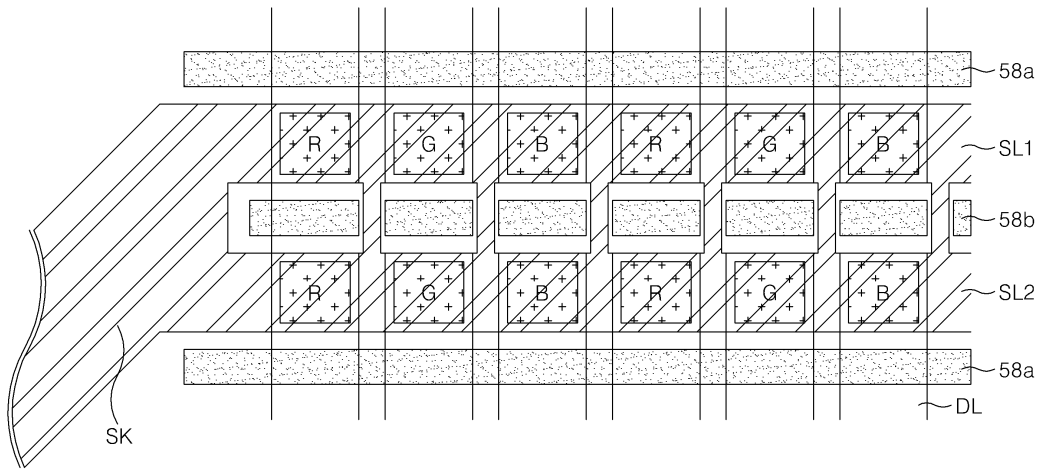
도면10a



도면10b



도면10c



专利名称(译)	有机电致发光显示装置及其制造方法		
公开(公告)号	KR1020060061170A	公开(公告)日	2006-06-07
申请号	KR1020040100072	申请日	2004-12-01
申请(专利权)人(译)	LG电子公司		
当前申请(专利权)人(译)	LG电子公司		
[标]发明人	KIM HAKSU 김학수 BAE HYODAE 배효대		
发明人	김학수 배효대		
IPC分类号	H05B33/22 H05B33/10		
代理人(译)	CHOI , KYU PAL BAE JUNG IL 赵熙妍		
其他公开文献	KR100682834B1		
外部链接	Espacenet		

摘要(译)

目的：提供一种有机电致发光显示装置及其制造方法，通过使扫描线具有更大的宽度来减小扫描线的电阻。

