

청구항 1.

유기발광층을 사이에 두고 서로 교차되게 형성되는 애노드 전극 및 캐소드 전극과;

상기 애노드 전극에 제1 구동신호를 공급하는 제1 신호라인과;

상기 캐소드 전극에 제2 구동신호를 공급하는 제2 신호라인을 구비하고,

상기 제2 신호라인은 복수개의 도전층들로 구성되며,

상기 캐소드 전극은 상기 복수개의 도전층들 중 상기 캐소드 전극과 동일 물질로 형성된 도전층과 직접 접촉된 것을 특징으로 하는 유기 전계발광표시소자.

청구항 2.

제 1 항에 있어서,

상기 제2 신호라인은

기관 상에 순차적으로 적층된 제1 내지 제4 도전층으로 이루어지며,

상기 제3 도전층은 상기 캐소드 전극과 동일물질로 이루어짐과 아울러 상기 제4 도전층보다 더 길게 형성되어 상기 캐소드 전극과 직접 접촉된 것을 특징으로 하는 유기 전계발광표시소자.

청구항 3.

제 2 항에 있어서,

상기 캐소드 전극과 상기 제3 도전층과 부분적으로 중첩된 것을 특징으로 하는 유기 전계발광표시소자.

청구항 4.

제 2 항에 있어서,

상기 캐소드 전극과 접촉된 제3 도전층은 상기 제1, 제2, 제4 도전층보다 저항이 작은 것을 특징으로 하는 유기 전계발광표시소자.

청구항 5.

제 1 항에 있어서,

상기 캐소드 전극 및 상기 캐소드 전극과 접촉된 도전층은 알루미늄(Al)을 포함하는 것을 특징으로 하는 유기 전계발광표시소자.

청구항 6.

기관 상의 표시영역에 애노드 전극을 형성하는 단계와;

상기 표시영역을 제외하는 비표시영역에 위치하며 복수개의 도전층들로 이루어지는 신호라인을 형성하는 단계와;

유기발광층을 사이에 두고 상기 애노드 전극과 교차되며 상기 복수개의 도전층들 중 자신과 동일물질로 형성된 도전층과 직접 접촉된 캐소드 전극을 형성하는 단계를 포함하는 것을 특징으로 하는 유기 전계발광표시소자의 제조방법.

청구항 7.

제 6 항에 있어서,

상기 적어도 하나의 도전층으로 이루어지는 신호라인을 형성하는 단계는

기판 상에 순차적으로 제1 내지 제4 도전층을 형성하는 단계를 포함하고,

상기 제3 도전층은 상기 캐소드 전극과 동일물질로 형성됨과 아울러 상기 제4 도전층보다 더 길게 형성되어 상기 캐소드 전극과 직접 접촉되는 것을 특징으로 하는 유기 전계발광표시소자의 제조방법.

청구항 8.

제 7 항에 있어서,

상기 제1 내지 제4 도전층을 형성하는 단계는

상기 기판 상에 제1 도전층을 형성하는 단계와;

상기 제1 도전층 상에 제2 및 제3 도전층을 순차적으로 형성하는 단계와;

상기 제3 도전층을 부분적으로 노출시키는 제4 도전층을 형성하는 단계를 포함하는 것을 특징으로 하는 유기 전계발광표시소자의 제조방법.

청구항 9.

제 7 항 및 제 8 항 중 어느 한 항에 있어서,

상기 캐소드 전극은 상기 제3 도전층과 부분적으로 중첩되는 것을 특징으로 하는 유기 전계발광표시소자의 제조방법.

청구항 10.

제 7 항에 있어서,

상기 캐소드 전극과 접촉된 제3 도전층은 상기 제1, 제2, 제4 도전층보다 저항이 작은 것을 특징으로 하는 유기 전계발광표시소자의 제조방법.

청구항 11.

제 6 항에 있어서,

상기 캐소드 전극 및 상기 캐소드 전극과 접촉된 도전층은 알루미늄(Al)을 포함하는 것을 특징으로 하는 유기 전계발광표시소자의 제조방법.

명세서

발명의 상세한 설명

발명의 목적

발명이 속하는 기술 및 그 분야의 종래기술

본 발명은 유기 전계발광표시소자에 관한 것으로, 특히 라인저항을 감소시키며 소비전력을 절감시킬 수 있는 유기 전계발광표시소자 및 그 제조방법에 관한 것이다.

최근, 음극선관(Cathode Ray Tube)의 단점인 무게와 부피를 줄일 수 있는 각종 평판표시장치들이 개발되고 있다. 이러한 평판표시장치는 액정표시장치(Liquid Crystal Display), 전계 방출 표시장치(Field Emission Display), 플라즈마 디스플레이 소자(Plasma Display Panel) 및 일렉트로 루미네센스(Electro-Luminescence, 전계 발광 : 이하 "EL"라 함) 표시 소자 등이 있다.

이와 같은 평판표시장치의 표시품질을 높이고 대화면화를 시도하는 연구들이 활발히 진행되고 있다. 이들 중 EL 표시 소자는 스스로 발광하는 자발광소자이다. EL 표시 소자는 전자 및 정공 등의 캐리어를 이용하여 형광물질을 여기 시킴으로써 비디오 영상을 표시하게 된다.

이 EL 표시소자는 사용하는 재료에 따라 무기 EL 표시소자와 유기 EL 표시소자로 크게 나뉘어진다.

유기 EL 표시소자는 100~200V의 높은 전압을 필요로 무기 EL 표시소자에 비해 5~20V 정도의 낮은 전압으로 구동됨으로써 직류 저전압 구동이 가능하다. 또한, 유기 EL 표시소자는 넓은 시야각, 고속 응답성, 고 콘트라스트비(contrast ratio) 등의 뛰어난 특징을 갖고 있으므로 그래픽 디스플레이의 픽셀(pixel), 텔레비전 영상 디스플레이나 표면 광원(Surface Light Source)의 픽셀로서 사용될 수 있으며, 얇고 가벼우며 색감이 좋기 때문에 차세대 평면 디스플레이에 적합한 소자이다.

도 1은 일반적인 유기EL표시소자를 개략적으로 도시하는 도면이고, 도 2는 도 1의 일부(A영역)를 구체적으로 나타내는 평면도이고, 도 3은 도 2의 I-I'선 및 II-II'을 절단하여 도시한 단면도이다.

도 1 내지 도 3에 도시된 종래의 유기EL표시소자는 구동전극(예를 들어, 애노드 전극, 캐소드 전극) 등이 형성된 표시영역(P1)과, 표시영역(P1)의 구동전극 들에 구동신호를 공급하는 패드부(25) 등이 위치하는 비표시영역(P2)을 구비한다.

표시영역(P1)에는 애노드전극(4)과, 애노드 전극(4)과 교차하는 방향으로 형성된 캐소드 전극(12)이 형성된다.

애노드 전극(4)은 기판(2) 상에 소정간격으로 이격되어 다수개 형성된다. 이러한 애노드 전극(4)이 형성된 기판(2) 상에는 EL셀(EL) 영역마다 개구부를 갖는(애노드 전극을 부분적으로 노출시켜 발광영역을 정의함) 절연막(6)이 형성된다. 절연막(6) 상에는 그 위에 형성되어질 유기발광층(10) 및 캐소드전극(12)의 분리를 위한 격벽(8)이 위치한다. 격벽(8)은 애노드 전극(4)을 가로지르는 방향으로 형성되며, 상단부가 하단부보다 넓은 폭을 가지게 되는 오버행(Overhang) 구조를 갖게 된다. 격벽(8)이 형성된 절연막(6) 상에는 유기화합물로 구성되는 유기발광층(10)과 캐소드전극(12)이 순차적으로 전면 증착된다. 유기발광층(10)은 절연막(6) 상에 정공 주입층(10e), 정공 수송층(10e), 발광층(10c), 전자 수송층(10b) 및 전자 주입층(10a)이 적층되어 형성된다.

비표시영역(P2)에는 표시영역(P1)의 애노드 전극(4)에서 신장된 제1 신호 라인(54)과, 제1 신호 라인(54)을 통해 애노드 전극(4)에 데이터 전압을 공급하는 데이터 패드들이 형성되고, 캐소드 전극(12)과 접속된 제2 신호 라인(52)과, 제2 신호 라인(52)을 통해 스캔전압을 공급하는 스캔패드가 마련된다.

제2 신호 라인(52)은 도 3에 도시된 바와 같이 제1 내지 제4 도전층(52a,52b,52c,52d)으로 구성되며, 제2 내지 제4 도전층(52b,52c,52d)은 제1 도전층(52a)의 도전성을 향상시키는 역할을 한다. 여기서, 제1 도전층(52a)은 투명도전성물질 즉, 애노드 전극과 동일물질로 형성되며, 제2 및 제4 도전층(52b,52d)은 불투명물질로써 몰리브덴(Mo) 등으로 형성되며, 제3 도전층(52c)은 알루미늄(Al) 등으로 형성된다.

이와 같은 구조를 갖는 종래의 유기EL표시소자는 애노드 전극(4)과 캐소드 전극(12) 사이에 전압이 인가되면, 캐소드 전극(12)으로부터 발생된 전자(또는 캐소드)는 전자 주입층(10a) 및 전자 수송층(10b)을 통해 발광층(10c) 쪽으로 이동된다. 또한, 애노드 전극(4)으로부터 발생된 정공(또는 애노드)은 정공 주입층(10d) 및 정공 수송층(10d)을 통해 발광층(10c) 쪽으로 이동한다. 이에 따라, 발광층(10c)에서는 전자 수송층(10b)과 정공 수송층(10d)으로부터 공급되어진 전자와 정공이 충돌하여 재결합함으로써 빛이 발생하게 되고, 이 빛은 애노드 전극(4)을 통해 외부로 방출되어 화상이 표시되게 된다.

한편, 제2 신호라인(52)과 캐소드 전극(12)은 도 3의 B영역에 나타낸 바와 같이 제2 신호라인(52)의 제1 도전층(52a)과 캐소드 전극(12)이 접촉하게 된다. 여기서, 캐소드 전극(12)이 제2 신호라인(52)의 제1 도전층(52a)과 접촉하게 됨으로써 스캔신호 인가에 대한 저항이 증가하게 된다.

즉, 제2 신호라인(52)으로부터 스캔신호가 캐소드 라인(12)에 전달되기 위해서는 제2 도전층(52b) 및 제1 도전층(52a)을 경유해야 하므로 도 4에 도시된 바와 같이 제2 도전층(52b) 및 제1 도전층(52a)에 의해 라인저항이 증가되게 된다. 그 결과, 소자구동을 위한 소비전력이 증가되는 문제가 발생된다.

발명이 이루고자 하는 기술적 과제

따라서, 본 발명의 목적은 라인저항을 감소시키며 소비전력을 절감시킬 수 있는 유기 전계발광표시소자 및 그 제조방법을 제공하는데 있다.

발명의 구성

상기 목적들을 달성하기 위하여, 본 발명에 따른 유기 전계발광표시소자는 유기발광층을 사이에 두고 서로 교차되게 형성되는 애노드 전극 및 캐소드 전극과; 상기 애노드 전극에 제1 구동신호를 공급하는 제1 신호라인과; 상기 캐소드 전극에 제2 구동신호를 공급하는 제2 신호라인을 구비하고, 상기 제2 신호라인은 복수개의 도전층들로 구성되며, 상기 캐소드 전극은 상기 복수개의 도전층들 중 상기 캐소드 전극과 동일 물질로 형성된 도전층과 직접 접촉된 것을 특징으로 한다.

상기 제2 신호라인은 기판 상에 순차적으로 적층된 제1 내지 제4 도전층으로 이루어지며, 상기 제3 도전층은 상기 캐소드 전극과 동일물질로 이루어짐과 아울러 상기 제4 도전층보다 더 길게 형성되어 상기 캐소드 전극과 직접 접촉된 것을 특징으로 한다.

상기 캐소드 전극과 상기 제3 도전층과 부분적으로 중첩된 것을 특징으로 한다.

상기 캐소드 전극과 접촉된 제3 도전층은 상기 제1, 제2, 제4 도전층보다 저항이 작은 것을 특징으로 한다.

상기 캐소드 전극 및 상기 캐소드 전극과 접촉된 도전층은 알루미늄(Al)을 포함하는 것을 특징으로 한다.

본 발명에 따른 유기전계발광표시소자의 제조방법은 기판 상의 표시영역에 애노드 전극을 형성하는 단계와; 상기 표시영역을 제외하는 비표시영역에 위치하며 복수개의 도전층들로 이루어지는 신호라인을 형성하는 단계와; 유기발광층을 사이에 두고 상기 애노드 전극과 교차되며 상기 복수개의 도전층들 중 자신과 동일물질로 형성된 도전층과 직접 접촉된 캐소드 전극을 형성하는 단계를 포함하는 것을 특징으로 한다.

상기 적어도 하나의 도전층으로 이루어지는 신호라인을 형성하는 단계는 기판 상에 순차적으로 제1 내지 제4 도전층을 형성하는 단계를 포함하고, 상기 제3 도전층은 상기 캐소드 전극과 동일물질로 형성됨과 아울러 상기 제4 도전층보다 더 길게 형성되어 상기 캐소드 전극과 직접 접촉되는 것을 특징으로 한다.

상기 제1 내지 제4 도전층을 형성하는 단계는 상기 기판 상에 제1 도전층을 형성하는 단계와; 상기 제1 도전층 상에 제2 및 제3 도전층을 순차적으로 형성하는 단계와; 상기 제3 도전층을 부분적으로 노출시키는 제4 도전층을 형성하는 단계를 포함하는 것을 특징으로 한다.

상기 캐소드 전극은 상기 제3 도전층과 부분적으로 중첩되는 것을 특징으로 한다.

상기 캐소드 전극과 접촉된 제3 도전층은 상기 제1, 제2, 제4 도전층보다 저항이 작은 것을 특징으로 한다.

상기 캐소드 전극 및 상기 캐소드 전극과 접촉된 도전층은 알루미늄(Al)을 포함하는 것을 특징으로 한다.

상기 목적 외에 본 발명의 다른 목적 및 특징들은 첨부한 설명 예들에 대한 설명을 통하여 명백하게 드러나게 될 것이다.

삭제

삭제
 삭제
 삭제
 삭제
 삭제
 삭제
 삭제
 삭제
 삭제
 삭제
 삭제

이하, 도 5 내지 도 7h를 참조하여 본 발명의 바람직한 실시예에 대하여 설명하기로 한다.

도 5는 본 발명의 실시예에 따른 유기 EL 표시소자의 일부분을 나타내는 단면도이다.

도 5는 종래의 도 3과 대응되는 도면으로써 도 2의 I-I'선 및 II-II'을 절단하여 도시하였다.

본 발명에서는 캐소드 라인(112)과 제2 신호라인(152) 중 자신과 동일물질로 형성된 도전층과 접촉되는 것을 제외하고는 동일한 구조를 가진다.

이하, 도 1, 도 2 및 도 5를 참조하여, 본 발명의 실시예에 대해 구체적으로 설명한다.

본 발명의 표시영역(P1)에는 애노드전극(104)과, 애노드 전극(104)과 교차하는 방향으로 형성된 캐소드 전극(112)이 형성된다.

애노드 전극(104)은 기관(102) 상에 소정간격으로 이격되어 다수개 형성된다. 이러한 애노드 전극(104)이 형성된 기관(102) 상에는 EL셀(EL) 영역마다 개구부를 갖는(애노드 전극을 부분적으로 노출시켜 발광영역을 정의함) 절연막(106)이 형성된다. 절연막(106) 상에는 그 위에 형성되어질 유기발광층(110) 및 캐소드전극(112)의 분리를 위한 격벽(108)이 위치한다. 격벽(108)은 애노드 전극(104)을 가로지르는 방향으로 형성되며, 상단부가 하단부보다 넓은 폭을 가지게 되는 오버행(Overhang) 구조를 갖게 된다. 격벽(108)이 형성된 절연막(106) 상에는 유기화합물로 구성되는 유기발광층(110)과 캐소드전극(112)이 순차적으로 전면 증착된다. 유기발광층(110)은 절연막(106) 상에 정공 주입층(110e), 정공 수송층(110e), 발광층(110c), 전자 수송층(110b) 및 전자 주입층(110a)이 적층되어 형성된다.

비표시영역(P2)에는 표시영역(P1)의 애노드 전극(104)에서 신장된 제1 신호 라인(154)과, 제1 신호 라인(154)을 통해 애노드 전극(104)에 데이터 전압을 공급하는 데이터 패드들이 형성되고, 캐소드 전극(112)과 접촉된 제2 신호 라인(152)과, 제2 신호 라인(152)을 통해 스캔전압을 공급하는 스캔패드가 마련된다.

제2 신호 라인(152)은 제1 내지 제4 도전층(152a,152b,152c,152d)으로 구성되며, 제2 내지 제4 도전층(152b,152c,152d)은 제1 도전층(152a)의 도전성을 향상시키는 역할을 한다. 여기서, 제1 도전층(152a)은 투명도전성물질로 형성되며, 제2 및 제4 도전층(152b,152d)은 불투명물질로써 폴리브텐(Mo) 등으로 형성되며, 제3 도전층(152c)은 알루미늄(Al) 등으로 형성된다.

여기서, 제3 도전층(152c)은 제1, 제2 및 제4 도전층(152a,152b,152d)들 보다 작은 저항을 가지며, 제1, 제2 및 제4 도전층(152a,152b,152d)들 보다 캐소드 라인(112) 방향으로 더 신장되게 형성된다. 이때, 캐소드 전극(112)은 제3 도전층

(152c)과 측면으로 접촉되거나 도 5에 도시된 바와 같이 부분적으로 중첩되게 형성되게 된다. 이에 따라, 제2 신호라인(152)의 제3 도전층(152c)과 캐소드 라인(112)이 직접 접촉될 수 있게됨으로써 라인 저항이 감소되어 소비전력이 절감된다.

이를 도 6에 도시된 도면을 참조하여 설명하면, 제2 신호라인(152)의 제3 도전층(152c)과 캐소드 전극(112)은 저항성이 낮은 알루미늄(Al)을 포함하게 된다. 이러한, 저항성이 낮은 물질 끼리 직접 접촉시킴으로써 도 6에 도시된 바와 같이 캐소드 라인(112)과 제3 도전층(152c) 사이에 저항이 존재하지 않게 된다. 그 결과, 라인저항이 상당히 감소되게 됨으로써 소자 구동을 위한 소비전력이 절감된다.

이와 같이, 본 발명에 따른 유기 전계발광표시소자는 제2 신호라인(152)에서 저항성이 가장 낮으며 캐소드 전극(112)과 동일한 물질로 형성된 제3 도전층(152c)이 다른 도전층보다 신장되게 형성된다. 이에 따라, 캐소드 전극(112)과 제3 도전층(152c)이 서로 직접 접촉되게 됨으로써 라인저항을 줄일 수 있게 된다. 그 결과, 소자 구동을 위한 소비전력이 절감된다.

도 7a 내지 도 7h는 본 발명에 따른 유기 EL 표시소자의 제조방법을 설명하기 위한 도면들이다.

먼저, 소다라임(Sodalime) 또는 경화유리를 이용하여 형성된 기판(102) 상에 투명도전성물질이 증착된 후 포토리소그래피 공정과 식각공정에 의해 패터닝됨으로써 도 7a에 도시된 바와 같이 표시영역(P1) 상에 애노드전극(104)이 형성되고, 비표시영역(P2)에 제1 도전층(152a) 및 도면상에 나타나지 않은 제1 신호라인이 형성된다. 여기서, 제1 도전층(152a)은 제2 신호라인(152)에 포함되고, 투명도전성물질로는 인듐-틴-옥사이드(Indium-Tin-Oxide) 또는 SnO₂ 등이 이용된다.

애노드전극(104) 및 제1 도전층(152a)이 형성된 기판(102) 상에 불투명도전물질 예를 몰리브덴(Mo) 등의 물질이 증착된 후 포토리소그래피 공정 및 식각공정에 의해 패터닝됨으로써 도 7b에 도시된 바와 같이 제1 도전층(152a)과 중첩되는 제2 도전층(152b)이 형성된다.

제2 도전층(152b)이 형성된 비표시영역(P2) 상에 알루미늄(Al)이 전면 증착된 후 포토리소그래피 공정 및 식각공정에 의해 패터닝됨으로써 도 7c에 도시된 바와 같이 제1 및 제2 도전층(152a)보다 신장됨과 아울러 기판(102)과 단차지게 접촉되는 제3 도전층(152c)이 형성된다.

한편, 제2 및 제3 도전층(152b,152c)은 연속증착에 의한 한번의 패터닝공정에 의해 동시에 형성될 수도 있다. 이 경우, 제2 및 제3 도전층(152b,152c)은 제1 도전층(152a) 보다 신장되게 형성된다.

제3 도전층(152c)이 형성된 비표시영역(P2) 상에 불투명도전물질 예를 들어, 몰리브덴(Mo) 등이 증착된 후 포토리소그래피 공정 및 식각공정에 의해 패터닝된다. 이에 따라, 도 7d에 도시된 바와 같이 제4 도전층(152d)이 형성된다. 여기서 제4 도전층(152d)은 제1 도전층(152a)와 동일한 선풍 및 길이를 가지며 중첩되게 형성된다. 이에 따라, 제3 도전층(152b)의 끝단이 외부로 노출되게 된다.

제2 신호라인(152)이 형성된 기판(102) 상에 감광성절연물질이 스펀코팅(Spin-Coating)법에 의해 코팅된 후 포토리소그래피 공정 등에 의해 패터닝됨으로써 도 7e에 도시된 바와 같이 표시영역(P1)의 발광영역을 노출시키는 절연막(106)이 형성된다.

절연막(106) 상에 감광성유기물질이 증착된 후 포토리소그래피공정 및 식각공정에 의해 패터닝됨으로써 도 7f에 도시된 바와 같이 표시영역(P1)에 격벽(108)이 형성된다. 격벽(108)은 화소를 구분해주기 위해 다수개의 애노드전극(4)과 교차되도록 비발광영역에 형성된다.

격벽(108)이 형성된 기판(102) 상에 증착공정이 실시됨으로써 도 7g에 도시된 바와 같이 유기발광층(110)이 형성된다.

유기발광층(110)이 형성된 기판(102) 상에 금속물질이 증착됨으로써 도 7h에 도시된 바와 같이 격벽(108)과 나란하게 형성됨과 아울러 제2 신호라인(152)의 제3 도전층(152c)과 직접 접촉되는 캐소드 전극(112)이 형성된다. 여기서, 캐소드 전극(112)은 제3 도전층(152c)과 일부 중첩되게 형성된다.

발명의 효과

상술한 바와 같이, 본 발명에 따른 유기 EL 표시소자 및 그 제조방법은 제2 신호라인에서 저항성이 가장 낮으며 캐소드 전극과 동일한 물질로 형성된 제3 도전층이 다른 도전층보다 신장되게 형성된다. 이에 따라, 캐소드 전극과 제3 도전층이 서로 직접 접촉되게 됨으로써 라인저항을 줄일 수 있게 된다. 그 결과, 소자 구동을 위한 소비전력이 절감된다.

이상 설명한 내용을 통해 당업자라면 본 발명의 기술사상을 일탈하지 아니하는 범위에서 다양한 변경 및 수정이 가능함을 알 수 있을 것이다. 따라서, 본 발명의 기술적 범위는 명세서의 상세한 설명에 기재된 내용으로 한정되는 것이 아니라 특허 청구의 범위에 의해 정하여져야만 할 것이다.

도면의 간단한 설명

도 1은 종래의 유기 전계발광 표시소자를 개략적으로 도시하는 평면도이다.

도 2는 도 1에 도시된 유기 전계발광 표시소자의 A영역을 구체적으로 나타내는 도면이다.

도 3은 도 2에 도시된 I-I'선 및 II-II'선을 절단하여 도시한 단면도이다.

도 4는 종래의 다층의 신호라인에서 나타나는 라인저항을 나타내는 회로도이다.

도 5는 본 발명의 실시예에 따른 유기 전계발광 표시소자의 일부를 나타내는 도면이다.

도 6은 본 발명의 실시예에 따른 신호라인에서 나타나는 라인저항을 나타내는 회로도이다.

도 7a 내지 도 7h는 본 발명의 실시예에 따른 유기 전계발광 표시소자의 제조방법을 나타내는 도면이다.

<도면의 주요 부분에 대한 부호의 간단한 설명>

2,102 : 기관 4,104 : 애노드 전극

12,112 : 캐소드 전극 10,110 : 유기발광층

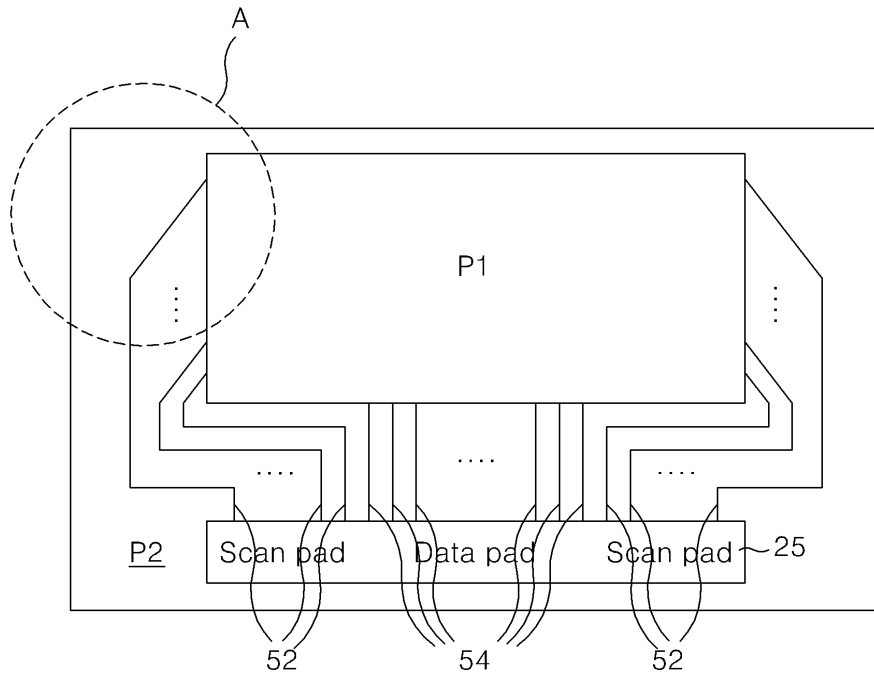
6,106 : 절연막 8,108 : 격벽

52,152 : 제2 신호라인 54 : 제1 신호라인

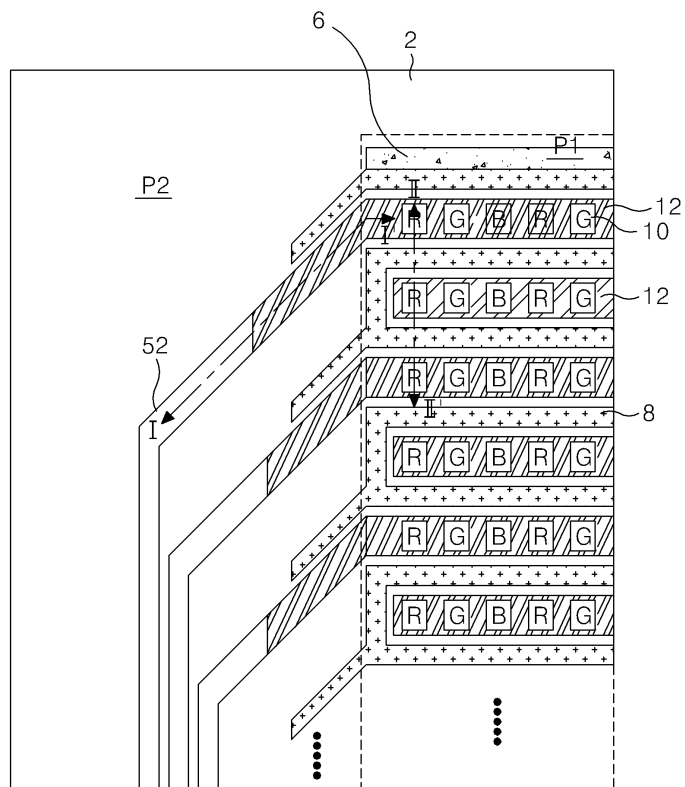
107 : 지지패턴

도면

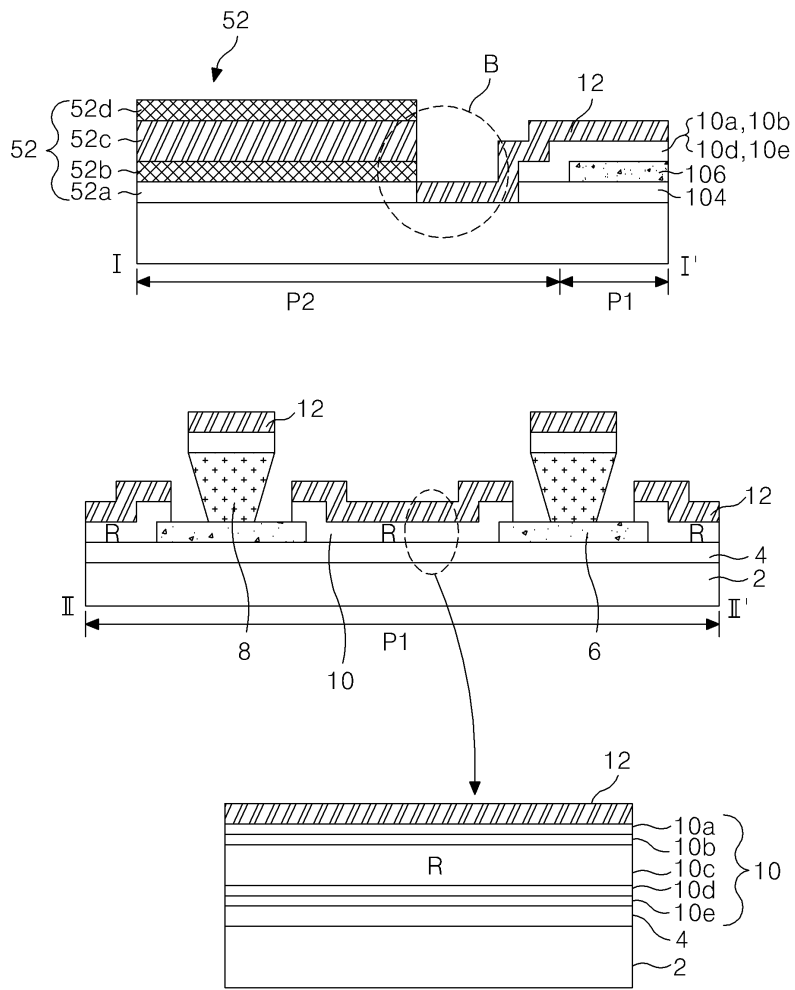
도면1



도면2



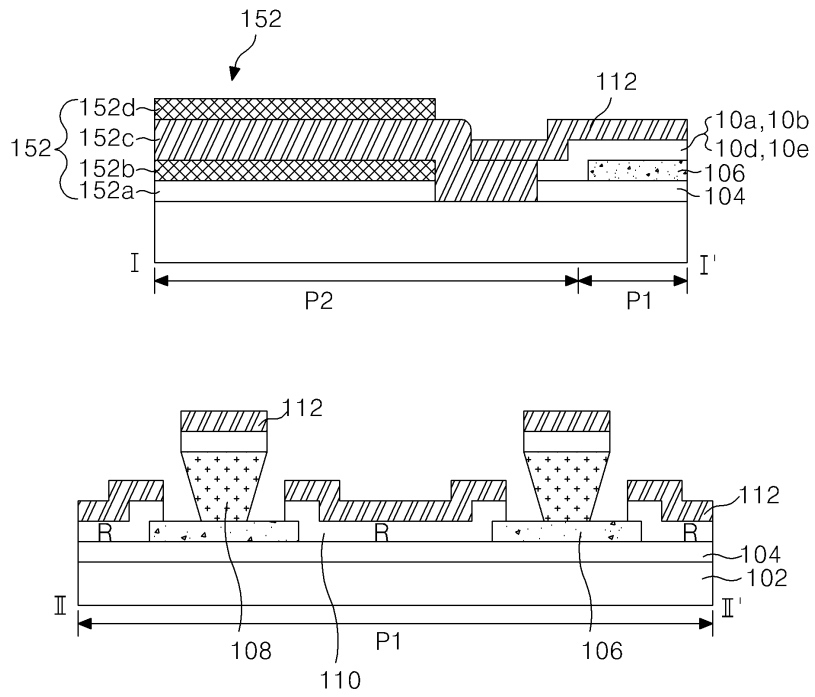
도면3



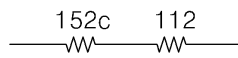
도면4



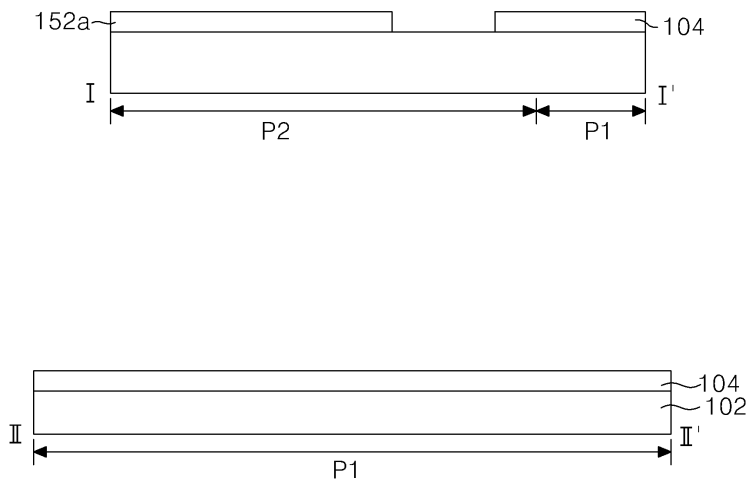
도면5



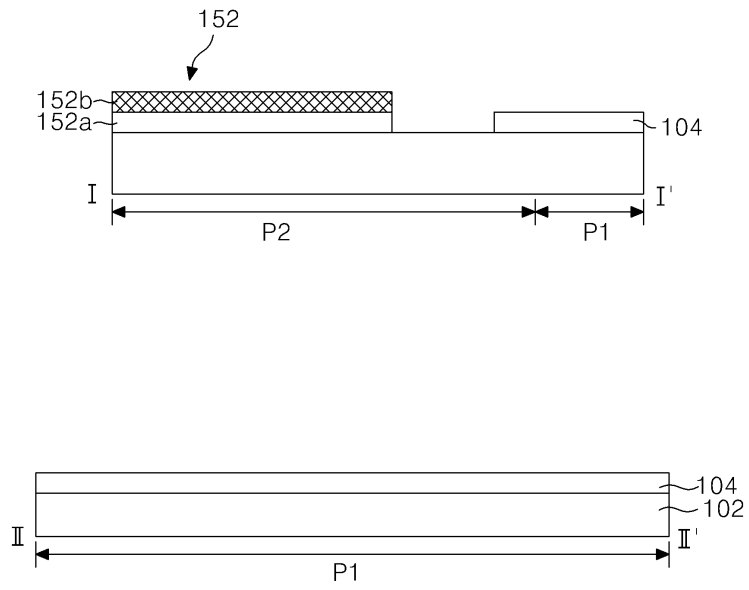
도면6



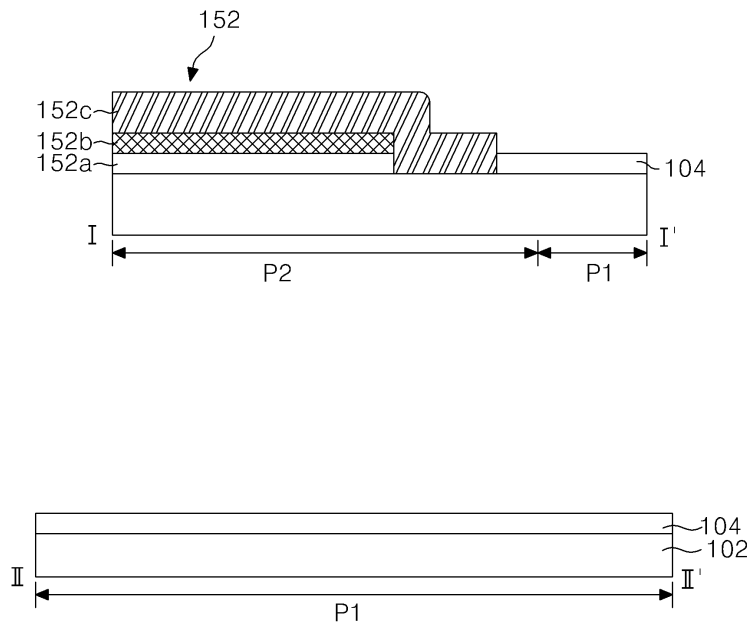
도면7a



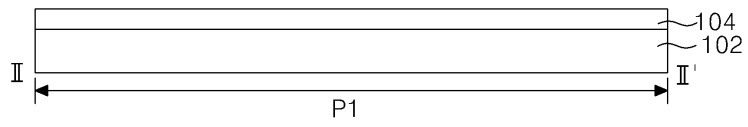
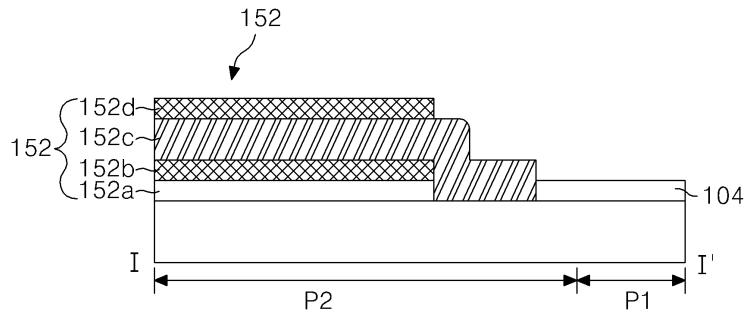
도면7b



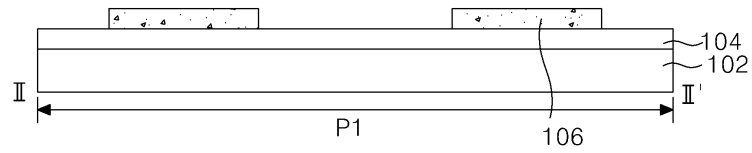
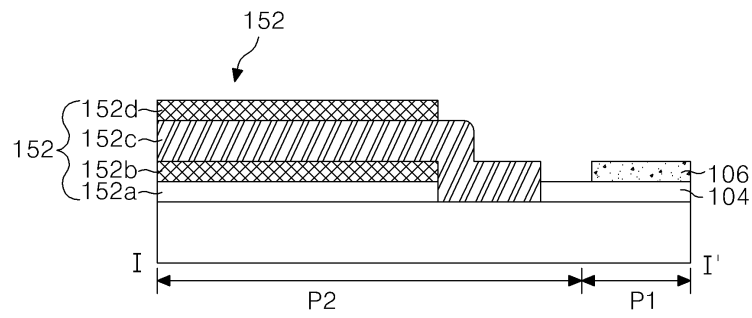
도면7c



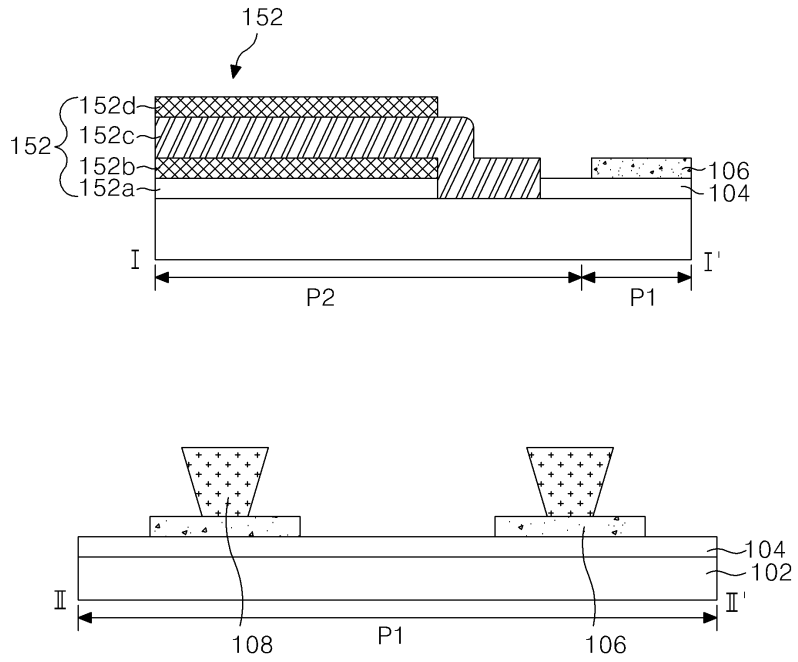
도면7d



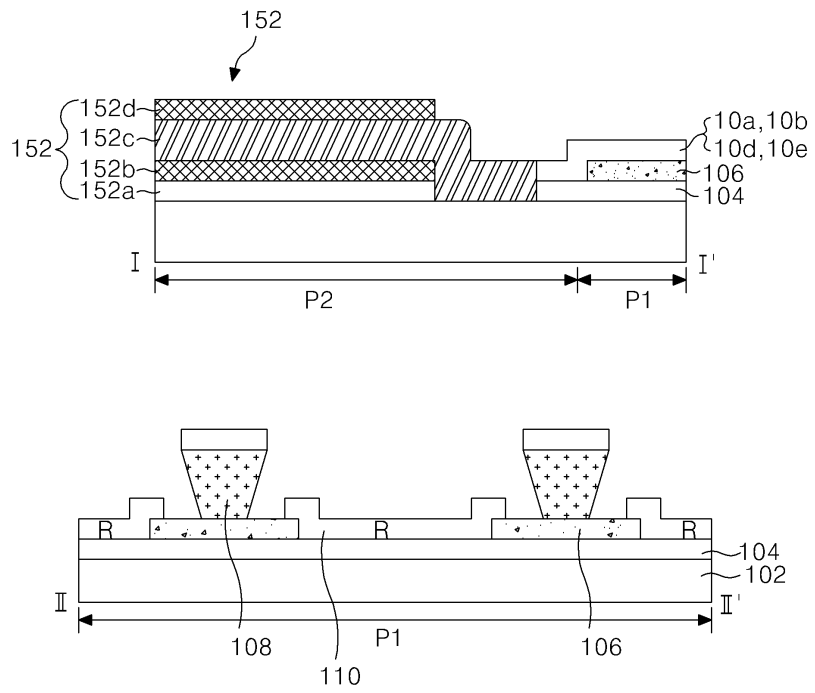
도면7e



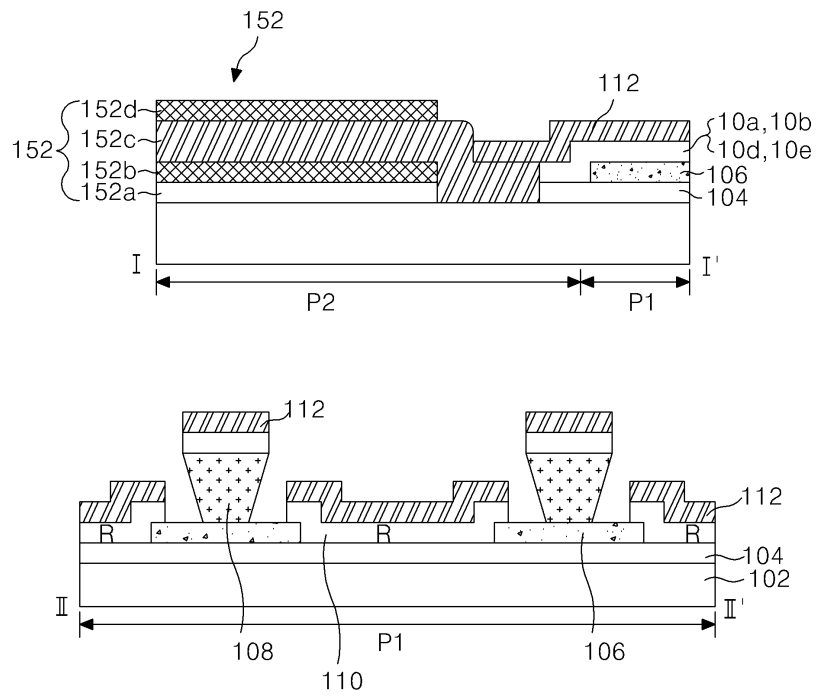
도면7f



도면7g



도면7h



专利名称(译)	有机电致发光显示装置及其制造方法		
公开(公告)号	KR100696440B1	公开(公告)日	2007-03-20
申请号	KR1020050032426	申请日	2005-04-19
申请(专利权)人(译)	LG电子公司		
当前申请(专利权)人(译)	LG电子公司		
[标]发明人	KIM HAK SU		
发明人	KIM, HAK SU		
IPC分类号	H05B33/26 H05B33/10		
CPC分类号	H01L27/3288		
代理人(译)	CHOI, KYU PAL BAE JUNG IL 赵熙妍		
其他公开文献	KR1020060110174A		
外部链接	Espacenet		

摘要(译)

本发明涉及能够降低线路电阻和功耗的有机发光显示装置及其制造方法。根据本发明的有机电致发光显示装置包括彼此交叉的阳极和阴极，其间插入有机发光层；第一信号线，用于向阳极提供第一驱动信号；第二信号线，用于向阴极提供第二驱动信号，其中第二信号线由多个导电层组成，阴极与多个导电层中的阴极相同并且与由该材料形成的导电层直接接触。

