

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2004-246065

(P2004-246065A)

(43) 公開日 平成16年9月2日(2004.9.2)

(51) Int.Cl. ⁷	F I	テーマコード (参考)
G09G 3/30	G09G 3/30 J	3K007
G09G 3/20	G09G 3/20 612T	5C058
H04N 5/70	G09G 3/20 622D	5C080
H05B 33/14	G09G 3/20 623D	
	G09G 3/20 623N	
審査請求 有 請求項の数 3 O L (全 8 頁) 最終頁に続く		

(21) 出願番号 特願2003-35627 (P2003-35627)
 (22) 出願日 平成15年2月13日 (2003.2.13)

(71) 出願人 000001889
 三洋電機株式会社
 大阪府守口市京阪本通2丁目5番5号
 (74) 代理人 100105843
 弁理士 神保 泰三
 (72) 発明者 佐々木 徹
 大阪府守口市京阪本通2丁目5番5号
 三洋電機株式会社内
 Fターム(参考) 3K007 AB14 AB17 BA06 DB03 GA04
 5C058 AA12 BA02 BA06 BB04 BB13
 BB23
 5C080 AA06 BB05 DD05 DD20 DD26
 EE02 EE25 EE29 FF03 FF11
 GG08 GG15 GG17 HH09 JJ02
 JJ03 JJ04 JJ06

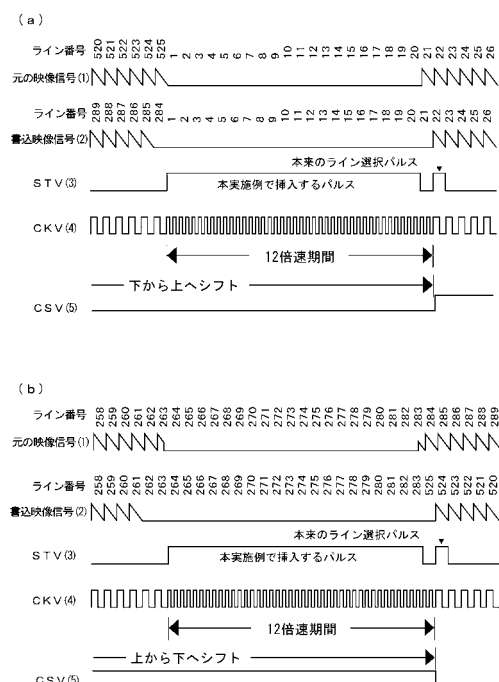
(54) 【発明の名称】 E Lディスプレイの駆動装置

(57) 【要約】

【目的】 E L素子の温度上昇を抑えてE L素子間の温度ムラを低減し、もってE L素子から成るディスプレイの画面輝度ムラを低減することができるE Lディスプレイの駆動装置を提供する。

【構成】 垂直帰線期間（21H期間）に対応してSTVに20H幅のパルスを挿入し、このパルスがHighになると同時に、CKVを21H期間に渡って12倍速化する。垂直帰線期間における映像信号は黒レベルなので、この期間に全有機E L素子には黒が書き込まれ、次に本来のライン選択パルスにより映像が書き込まれるまでの間、有機E Lディスプレイは黒を表示し続ける。1フィールドごとに1フィールド映像の映像供給方向及び有機E Lディスプレイへの映像書込方向を1フィールド映像内のライン単位で逆にする（CSVのH/L切替）。

【選択図】 図1



【特許請求の範囲】

【請求項 1】

E L 素子から成るディスプレイを映像信号に基づいて駆動する駆動装置において、前記映像信号の垂直帰線期間を利用して全 E L 素子に非発光状態を形成させる手段と、前記映像信号を映像データに変換する A/D 変換回路と、前記映像データをメモリに書き込む手段と、1 フィールド映像内の映像供給方向が1 フィールドごとに逆になるように前記メモリから映像データを読み出す手段と、前記映像供給方向を1 フィールドごとに逆にすることに対応して前記ディスプレイへの映像書込方向を1 フィールドごとに逆にする手段と、を備えて成ることを特徴とする E L ディスプレイの駆動装置。

【請求項 2】

請求項 1 に記載の E L ディスプレイの駆動装置において、前記映像供給方向及び映像書込方向を1 フィールド映像内のライン単位で逆にすることを特徴とする E L ディスプレイの駆動装置。

【請求項 3】

請求項 1 に記載の E L ディスプレイの駆動装置において、前記映像供給方向及び映像書込方向を1 フィールド映像内の画素単位で逆にすることを特徴とする E L ディスプレイの駆動装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】

この発明は、E L (エレクトロルミネッセンス) 素子から成るディスプレイを映像信号に基づいて駆動する駆動装置に関する。

【0002】

【従来の技術】

有機 E L 素子は、例えば、図 3 に示すように、ガラス基板 11 上に、ITO 透明陽極 12、ホール輸送層 13、有機発光層 14、電子輸送層 15、陰極 16 がこの順に積層された構造を有する。電源 17 によって陰極 16 および陽極 12 からそれぞれ電子と正孔 (ホール) が注入されると、これら電子と正孔が有機発光層 14 で再結合することにより有機分子が励起状態となり、もとの状態 (基底状態) に戻ろうとするときに有機発光層 14 から光が放出される。電子とホールが再結合した際のエネルギーの全てが光として外部に放出されるわけではなく、一部は熱となり有機 E L 素子の温度を上げる。有機 E L 素子の温度が上がると電子及びホールの移動度が下がって輝度が低下する。

【0003】

有機 E L 素子を利用した有機 E L ディスプレイは、LCD と同様にパッシブマトリックス駆動型とアクティブマトリックス駆動型に大別できる。パッシブ駆動型は、陽極と陰極が交差した部分が発光可能となる単純マトリクス構成であり、垂直ライン選択時のみ点灯する。これに対し、アクティブ駆動型は、図 4 に示すように、各有機 E L 素子 30 にスイッチング用の TFT 31 を配置して成り、画素 (行) を選択する水平 (H) シフトレジスタ 21 およびライン (列) を選択する垂直 (V) シフトレジスタ 22 によって選択された有機 E L 素子 30 にそのときの映像信号が書き込まれ、各有機 E L 素子 30 に取り付けられたコンデンサ C によって映像信号成分 (電圧) が保持されて各有機 E L 素子 30 は所定期間点灯する (特許文献 1 参照)。

【0004】

ここで、水平方向画素数が 320 で垂直方向画素数が 240 である有機 E L ディスプレイに NTSC の映像を表示する場合、垂直シフトレジスタ 22 には、図 5 に示すように、ライン番号 22 及びライン番号 285 に対応する水平周期のパルス CKV (垂直制御クロック) のタイミングで、ディスプレイの 1 番上のラインが選択されるように STV (垂直スタート信号) が入力される。有効映像期間を水平期間の 80% とすると、水平シフトレジスタ 21 には、図 6 に示しているように、水平周期の $320/0.8 = 400$ 倍のパルス CKH (水平制御クロック) を入力し、有効映像期間の開始直後にディスプレイの各ライ

10

20

30

40

50

ンの一番左の画素が選択されるように S T H（水平スタート信号）を入力する。また、図中の C S V（垂直シフト方向切替）及び C S H（水平シフト方向切替）は、それぞれ垂直シフトレジスタ 2 2 及び水平シフトレジスタ 2 1 のシフト方向を決める信号であり、ディスプレイの配置が決まったあとは通常は操作されることはない。

【0005】

【特許文献 1】

特開 2002-40963 号公報

【0006】

【発明が解決しようとする課題】

上記のごとく駆動される有機 E L ディスプレイに例えば黒地に白の格子パターンの画像をしばらく表示し続けていると、黒を表示している有機 E L 素子はエネルギーを全く受け取っていないので温度は上昇せず、白を表示している有機 E L 素子は常時エネルギーを受け取り続けており、受け取ったエネルギーの一部が熱となるので温度が上昇し続けて輝度が下がってしまう。このままでは画像的には違和感はないが、この画像のあとに例えば一面灰色の画像を表示しようとする、温度が上昇した有機 E L 素子は温度が上昇しなかった有機 E L 素子に比べて輝度が低くなっている、白地に黒の格子パターンが薄く見えてしまう。

【0007】

この発明は、上記の事情に鑑み、E L 素子の温度上昇を抑えて E L 素子間の温度ムラを低減し、もって E L 素子から成るディスプレイの画面輝度ムラを低減することができる E L ディスプレイの駆動装置を提供することを目的とする。

【0008】

【課題を解決するための手段】

この発明の E L ディスプレイの駆動装置は、上記課題を解決するために、E L 素子から成るディスプレイを映像信号に基づいて駆動する駆動装置において、前記映像信号の垂直帰線期間を利用して全 E L 素子に非発光状態を形成させる手段と、前記映像信号を映像データに変換する A/D 変換回路と、前記映像データをメモリに書き込む手段と、1 フィールド映像内の映像供給方向が 1 フィールドごとに逆になるように前記メモリから映像データを読み出す手段と、前記映像供給方向を 1 フィールドごとに逆にすることに対応して前記ディスプレイへの映像書込方向を 1 フィールドごとに逆にする手段とを備えて成ることを特徴とする。

【0009】

上記の構成であれば、垂直帰線期間を利用して全 E L 素子に非発光状態を形成させるので、全 E L 素子に対して冷却期間が与えられ（1 フィールド期間でみればディスプレイ上側と下側とで各素子の冷却期間は異なるが）、E L 素子の温度上昇が抑えられ、E L 素子間の温度ムラが低減されてディスプレイの画面輝度ムラが低減される。そして、映像供給方向及び映像書込方向が 1 フィールドごとに逆になるので、1 フレーム期間でみればディスプレイの上側と下側とで各 E L 素子の冷却期間及び映像表示時間の均一化を図ることができる。

【0010】

前記映像供給方向及び映像書込方向を 1 フィールド映像内のライン単位で逆にしてもよいし、前記映像供給方向及び映像書込方向を 1 フィールド映像内の画素単位で逆にするようにしてもよい。

【0011】

【発明の実施の形態】

以下、この発明の実施形態の E L ディスプレイの駆動装置を図 1 及び図 2 に基づいて説明していく。なお、この実施形態の駆動装置の駆動対象となる有機 E L ディスプレイは、図 4 に示したのと同様の構成を有するものとする。

【0012】

図 2 に示すように、この実施形態の駆動装置は、映像信号（この実施形態では N T S C 映

10

20

30

40

50

像信号とする)を入力してデジタル映像データを生成するA/D変換回路1、前記デジタル映像データをメモリ6に書き込むと共に当該メモリ6に書き込んだ映像データを読み出すなどの処理を行なうデジタルシグナルプロセッサ(DSP)2、このデジタルシグナルプロセッサ2から出力されるデジタル映像データをアナログ映像信号化するD/A変換器3、有機ELディスプレイ4、及びタイミングコントローラ5を備える。

【0013】

前記タイミングコントローラ5によって有機ELディスプレイ4における垂直シフトレジスタ22(図4参照)のSTV(垂直スタート信号)、CKV(垂直制御クロック)、CSV(垂直シフト方向切替)の出力制御がなされる。タイミングコントローラ5は、図1(a)(b)に示すように、垂直帰線期間(21H期間)に対応してSTVに20H幅の10
パルスを挿入し、このパルスがHighになると同時に、CKVを21H期間に渡って12倍速化(21H期間×12=252)する。垂直帰線期間における映像信号は黒レベルなので、この期間に全有機EL素子には黒が書き込まれ、次に本来のライン選択パルスにより映像が書き込まれるまでの間、有機ELディスプレイ4は黒を表示し続ける。すなわち、垂直帰線期間においては各有機EL素子はエネルギーを全く受け取っていないので温度は下降し、白を表示し続けた場合に比べ温度上昇を抑制できるので輝度低下による輝度ムラが低減される。

【0014】

ここで、前記有機ELディスプレイ4への1フィールド映像内の映像供給方向及び映像書込方向が偶数フィールド及び奇数フィールドで同じであるとする、1フレーム期間で1
番上のラインが映像信号を表示しているのが483/525となり(21H期間×2(フ
ィールド)=42を525から減算すると483となる)、1番下のラインが映像信号を
表示しているのは44/525となり((21H期間+1(自身の期間))×2(フ
ィールド)=44)、画面の下ほど輝度が低下した画像となる。20

【0015】

そこで、デジタルシグナルプロセッサ2及びタイミングコントローラ5の処理によって画面領域に輝度の差異が生じるのを防止する制御を実行する。デジタルシグナルプロセッサ2は、メモリ6に格納された映像データの1フィールド分の読み出しを、例えば、当該フィールドが奇数フィールドのときには、上側のラインから順に行い、当該フィールドが偶数フィールドのときには、下側のラインから順に行なっていく。そして、タイミ
ング
コントローラ5は、当該フィールドが奇数フィールドのときには、垂直シフトレジスタ22に与えるCSVをHigh(上から下へシフト)とし、当該フィールドが偶数フ
ィ
ールドのときには、前記CSVをLow(下から上へシフト)とする制御を行なう。30

【0016】

従って、奇数フィールドの映像は、そのままの順序(上から下)で有機ELパネル4に書き込まれ、その後の垂直帰線期間で21H期間に渡って12倍速で上から下に黒が書き込まれる。このとき、1番上のラインの点灯時間は261/262.5となり、1番下のラインの点灯時間は約22/262.5となる。そして、次の偶数フィールドでは、メモリ上の映像が下ライン側から上ライン側へと逆順に読み出され、有機ELパネル4へは下側から上への逆順で前記逆順に読み出された映像が書き込まれ、その後の垂直帰線期間で2
1
H期間に渡って12倍速で下から上に黒が書き込まれる。このとき、1番上のラインの点灯時間は約22/262.5となり、1番下のラインの点灯時間は261/262.5となる。従って、1フレーム期間での点灯時間は、どのラインも同じく283/525となり、有機ELパネル4の領域間での輝度変化はなくなる。40

【0017】

なお、上記実施例では、前記映像供給方向及び映像書込方向を1フィールド映像内のライン単位で逆にすることとしたが、これに限るものではなく、映像供給方向及び映像書込方向を1フィールド映像内の画素単位で逆にするようにしてもよいものである。この場合、デジタルシグナルプロセッサ2は、読み出す映像データが偶数フィールドに対応するものであるときには、各ラインを成す画素データについて、ラインの後ろ側の画素から読み
50

出すようにメモリ 6 に対する読出アドレスを生成する。また、タイミングコントローラ 5 は、書き込む映像データが偶数フィールドに対応するものであるときには、水平シフトレジスタ 21 に与える CSH を High (左から右へシフト) とする制御を行なう。また、上記実施形態では、水平方向画素数が 320 で垂直方向画素数が 240 である有機 EL ディスプレイに NTSC の映像を表示する場合について例示したが、このような画素数に限るものではなく、また、NTSC 映像の表示に限定されるものでもない。

【0018】

【発明の効果】

以上説明したように、この発明によれば、垂直期間を利用して全 EL 素子に非発光状態を形成させるので、全 EL 素子に対して冷却期間が与えられることになり、EL 素子の温度上昇が抑えられ、EL 素子間の温度ムラが低減されてディスプレイの画面輝度ムラが低減されるという効果を奏する。 10

【図面の簡単な説明】

【図 1】同図 (a) (b) は、この発明の実施形態の EL ディスプレイの駆動装置における EL ディスプレイへの各駆動信号の波形を示した説明図である。

【図 2】この発明の実施形態の有機 EL ディスプレイの駆動装置を示したブロック図である。

【図 3】有機 EL 素子を示した断面図である。

【図 4】アクティブ駆動型の有機 EL ディスプレイを示した回路図である。

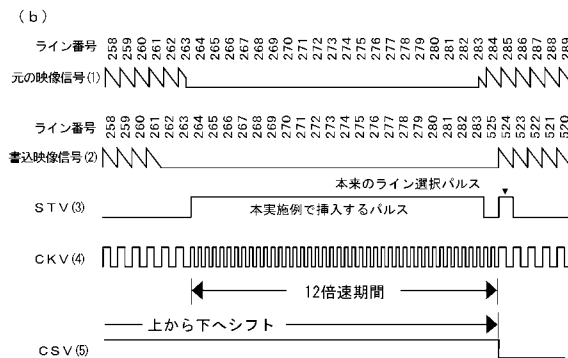
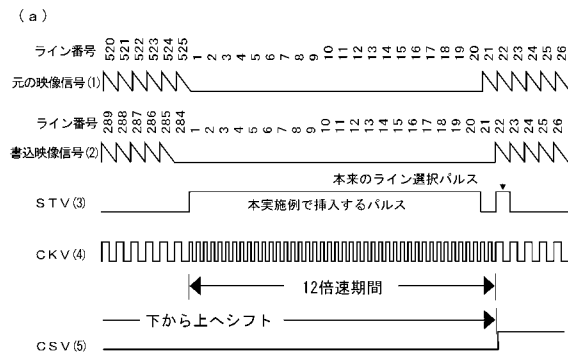
【図 5】従来の駆動装置における有機 EL ディスプレイへの各駆動信号の波形を示した説明図である。 20

【図 6】有機 EL ディスプレイに供給される 1 水平期間の映像信号と各駆動信号との関係を示した説明図である。

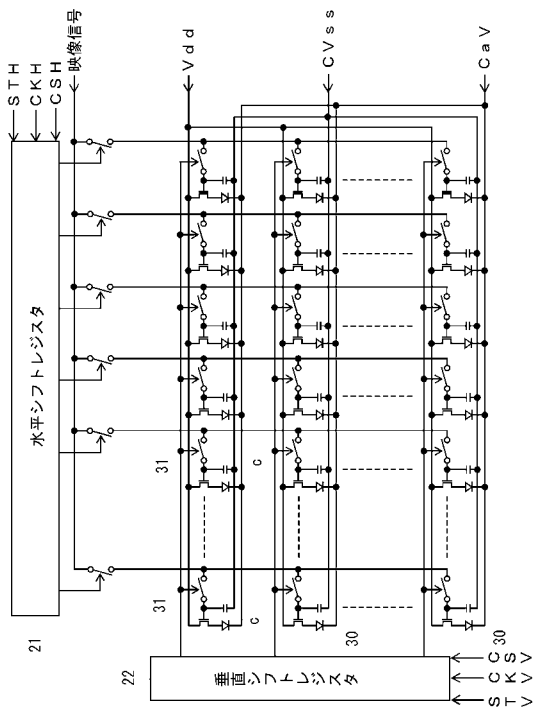
【符号の説明】

- 1 A/D 変換回路
- 2 デジタルシグナルプロセッサ (DSP)
- 3 D/A 変換回路
- 4 有機 EL ディスプレイ
- 5 タイミングコントローラ
- 6 メモリ

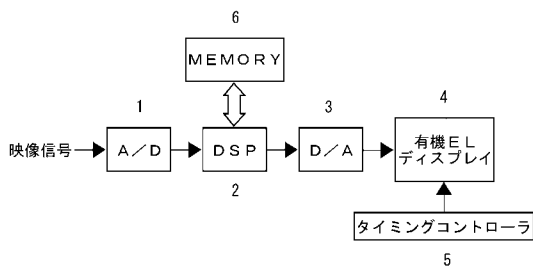
【図 1】



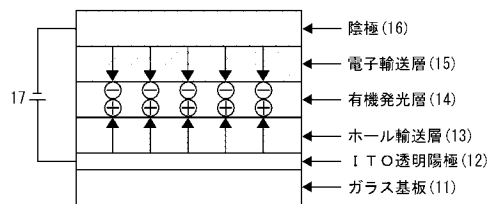
【図 4】



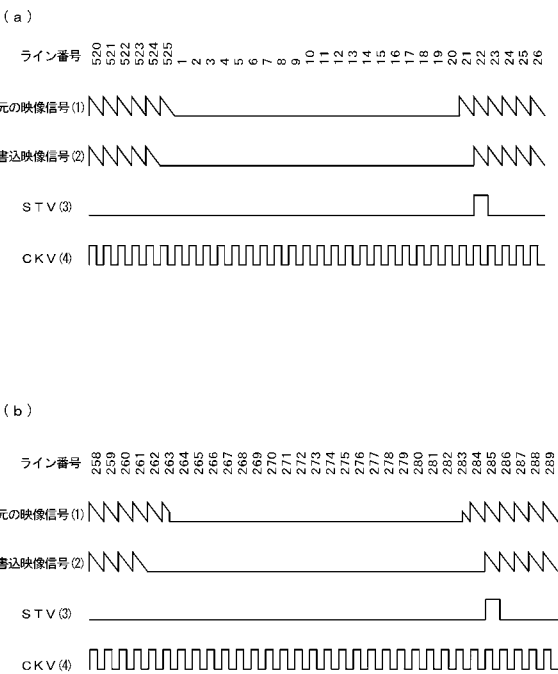
【図 2】



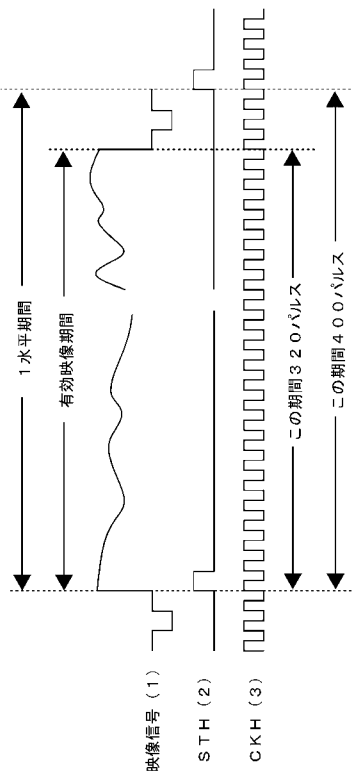
【図 3】



【図 5】



【図 6】



フロントページの続き(51)Int.Cl.⁷

F I

テーマコード (参考)

G 0 9 G	3/20	6 3 1 B
G 0 9 G	3/20	6 4 2 A
G 0 9 G	3/20	6 7 0 L
H 0 4 N	5/70	A
H 0 5 B	33/14	A

专利名称(译)	EL显示器的驱动装置		
公开(公告)号	JP2004246065A	公开(公告)日	2004-09-02
申请号	JP2003035627	申请日	2003-02-13
[标]申请(专利权)人(译)	三洋电机株式会社		
申请(专利权)人(译)	三洋电机株式会社		
[标]发明人	佐々木 徹		
发明人	佐々木 徹		
IPC分类号	H01L51/50 G09G3/20 G09G3/30 H04N5/70 H05B33/14		
FI分类号	G09G3/30.J G09G3/20.612.T G09G3/20.622.D G09G3/20.623.D G09G3/20.623.N G09G3/20.631.B G09G3/20.642.A G09G3/20.670.L H04N5/70.A H05B33/14.A G09G3/3225 G09G3/3266 G09G3/3275 G09G3/3291		
F-TERM分类号	3K007/AB14 3K007/AB17 3K007/BA06 3K007/DB03 3K007/GA04 5C058/AA12 5C058/BA02 5C058/BA06 5C058/BB04 5C058/BB13 5C058/BB23 5C080/AA06 5C080/BB05 5C080/DD05 5C080/DD20 5C080/DD26 5C080/EE02 5C080/EE25 5C080/EE29 5C080/FF03 5C080/FF11 5C080/GG08 5C080/GG15 5C080/GG17 5C080/HH09 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ06 3K107/AA01 3K107/BB01 3K107/CC24 3K107/CC33 3K107/EE03 3K107/HH02 3K107/HH04 3K107/HH05 5C380/AA01 5C380/AB06 5C380/BA42 5C380/BB02 5C380/CA02 5C380/CA09 5C380/CA12 5C380/CB01 5C380/CB30 5C380/CC02 5C380/CC26 5C380/CC33 5C380/CC62 5C380/CD012 5C380/CF02 5C380/CF07 5C380/CF48 5C380/CF49 5C380/CF62 5C380/DA06 5C380/DA35 5C380/DA49 5C380/DA56		
其他公开文献	JP3691490B2		
外部链接	Espacenet		

摘要(译)

本发明的目的是提供一种EL显示驱动装置，其能够抑制EL元件的温度上升并减小EL元件之间的温度不均匀性，从而减小包括EL元件的显示器的屏幕亮度的不均匀性。[结构]将对应于垂直消隐期（21H周期）的宽度为20H的脉冲插入STV，与此同时，当该脉冲变高时，CKV在21H周期内加速12倍。由于垂直消隐时段中的视频信号处于黑色电平，因此在此时段中，黑色写入所有有机EL元件，并且有机EL显示器显示黑色，直到由原始行选择脉冲写入图像为止。继续吧 对于每个场，对于1场视频中的每一行，将1场视频的视频提供方向和向有机EL显示器的视频写入方向颠倒（CSV H/L切换）。[选型图]图1

