

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2015-156389

(P2015-156389A)

(43) 公開日 平成27年8月27日(2015.8.27)

(51) Int.Cl.	F I	テーマコード (参考)
H05B 33/04 (2006.01)	H05B 33/04	3K107
H01L 51/50 (2006.01)	H05B 33/14 A	
H05B 33/02 (2006.01)	H05B 33/02	
H05B 33/12 (2006.01)	H05B 33/12 B	
H05B 33/22 (2006.01)	H05B 33/22 Z	

審査請求 有 請求項の数 2 O L (全 11 頁) 最終頁に続く

(21) 出願番号 特願2015-87306 (P2015-87306)
 (22) 出願日 平成27年4月22日 (2015. 4. 22)
 (62) 分割の表示 特願2013-172966 (P2013-172966)
 の分割
 原出願日 平成25年8月23日 (2013. 8. 23)
 (31) 優先権主張番号 12192033.4
 (32) 優先日 平成24年11月9日 (2012. 11. 9)
 (33) 優先権主張国 欧州特許庁 (EP)

(71) 出願人 596162740
 イーエム・マイクロエレクトロニクス・マリン
 ・エス アー
 スイス国・シイエイチ 2074・マリン
 ・リュ ドソル・3
 (74) 代理人 100064621
 弁理士 山川 政樹
 (74) 代理人 100098394
 弁理士 山川 茂樹
 (72) 発明者 アラン・アム
 スイス国・2523・リニエール・リュ
 ドゥ シュマラン・17
 Fターム(参考) 3K107 AA01 BB07 CC23 CC45 DD02
 DD12 DD22 DD27 DD72 DD74
 DD89 EE02 EE42 EE55 FF15
 GG04 GG28 GG33

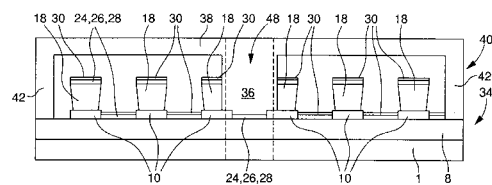
(54) 【発明の名称】 O L E D表示デバイス、及びこれを備えた時計

(57) 【要約】 (修正有)

【課題】時計及び分針を保持するアーバを貫通させるための孔を形成することができるO L E D表示デバイスを提供する。

【解決手段】基材1はカバー40によって覆われ、カバー40の平坦な表面38には、基材1の方向に延在する結節36が設けられ、基材1には、アノード層8、絶縁層10、第1の領域に結節36と垂直に配置された第1の排除領域を有するスペーサ層18、活性正孔注入層24、活性正孔輸送層26、活性電子輸送層28、第2の領域に結節36と垂直に配置された第2の排除領域を有するカソード層30が設けられ、カバーの結節36は結節36が接触する層に連結され、結節36の幾何学的寸法より小さな直径を有する孔48が結節36内に形成され、上記孔48は、基材1も貫通する、有機発光ダイオード表示デバイス34。

【選択図】図2



【特許請求の範囲】

【請求項 1】

有機発光ダイオード表示デバイスであって、
 前記表示デバイス(34)は、カバー(40)によって覆われた基材(1)を含み、
 前記カバー(40)は、その外周に沿って縁部(42)で範囲を定められた平坦な表面(38)を有し、
 前記カバー(40)は、前記縁部(42)を介して前記基材(1)に固定され、
 前記カバー(40)の前記平坦な表面(38)には、前記基材(1)の方向に延在する結節(36)が設けられ、

前記基材(1)には、重なった層が設けられ、
 前記重なった層は、少なくとも、前記基材(1)から始めて以下の順序で互いに連続する以下の層：

- 少なくとも1つのアノード層(8)；
- 絶縁層(10)；
- 第1の領域に前記結節(36)と垂直に配置された第1の排除領域(20)を有する、スペーサ層(18)；
- 活性正孔注入層(24)；
- 活性正孔輸送層(26)；
- 活性電子輸送層(28)；
- 第2の領域に前記結節(36)と垂直に配置された第2の排除領域(32)を有する、カソード層(30)；

を含み、

前記カバーの前記結節(36)は、前記結節(36)が接触する層に連結され、
 前記結節(36)の幾何学的寸法より小さな直径を有する孔(48)が前記結節(36)内に形成され、
 前記孔(48)は、前記基材(1)も貫通する、有機発光ダイオード表示デバイス。

【請求項 2】

時針(56)のアーバ(52)及び分針(58)のアーバ(54)を貫通させるための孔(48)が形成された請求項1に記載の有機発光ダイオード表示デバイスを備える、時計。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、OLEDとして知られる有機発光ダイオードを用いた表示デバイスの製造方法に関する。また本発明は、この方法を実装することで得られる発光ダイオードを有する表示デバイス、及びこのタイプの表示デバイスを備えた時計にも関する。

【背景技術】

【0002】

本発明はOLED表示デバイスに関する。より詳細には、本発明は単純マトリクス方式有機発光ダイオード、すなわちPMOLEDとして知られる表示デバイスに関する。PMOLED表示デバイスでは、ストリップの状態で互いに対して直角に配置され、個別に電源が供給されるアノード及びカソードを用いて発光を制御する。PMOLED表示デバイスは、AMOLEDとしても知られるアクティブマトリクス方式有機発光ダイオードよりもエネルギー効率が悪いが、AMOLED表示デバイスより作製が複雑でなく、結果として先に市場に提供された。

【0003】

液晶セル等の他のタイプの表示デバイスと比べて、OLED表示デバイスは、極めて迅速な反応時間、改善された演色、より良好なコントラスト、更には相当に指向性の低い放射率(従ってより広い視角を提供する)等の極めて興味深い利点を有する。液晶表示デバイスと比べて、OLED表示デバイスの他の決定的な利点は、バックライトを必要としな

10

20

30

40

50

いことである。しかしながら、O L E D表示デバイスの1つの欠点は、空気及び湿気に弱いことである。

【0004】

極めて簡潔に要約すると、P M O L E D表示デバイスは、例えばガラス製である基材を含み、その上にアノードが平行なストリップの状態に形成される。これらのアノードは、I T Oとしても知られるインジウムスズ酸化物等からなる透明な導電性材料製である。インジウムスズ酸化物層をガラス基材上に蒸着してアノードを形成した後、これに続いて、行方向の電極と列方向の電極を互いから分離することを目的とする絶縁層を蒸着し、アノードとカソードとの間に空間を生成する役割を果たす分離層を蒸着する。続いて、3つ存在する実際に活性である層：正孔注入層、正孔輸送層、及び電子輸送層を蒸着する。最後に、アルミニウム等の伝導性材料の層を蒸着し、この層はカソードを形成する。結果として得られる構造体を、基材の縁部に接着されるカバーで覆う。カバーによって使用されていない容積に真空トラップを配設してもよい。

10

【0005】

上述のように、O L E D表示デバイスは、例えば腕時計等の携帯用電子機器に使用するために極めて興味深い利点を数多く有する。しかしながら、時計学という特定の分野では、当業者は、本出願人が知る限りではまだ解決されていない問題に向き合ってきた。この問題は、時計において、デジタルO L E D表示デバイスと、時針及び分針のセットを通常含むアナログ表示デバイスとを組み合わせる使用に関係する。実際、このような場合には、O L E D表示デバイスは時計の文字盤上にあり、時針及び分針はO L E D表示デバイスの上側を移動する。時針及び分針は同心のアーバによって保持され、この同心のアーバはO L E D表示デバイスを必然的に貫通しなければならない。しかしながら、O L E D表示デバイスの活性層及びカソード層は空気及び湿気に極めて弱いため、時針及び分針を保持するアーバを貫通させるためにO L E D表示デバイスに穿孔することを想定することはできない。なぜなら、O L E D表示デバイスの湿気に弱い層が大気に直接接触してしまうことになるからである。

20

【発明の概要】

【発明が解決しようとする課題】

【0006】

以上より、本発明の目的は、時針及び分針を保持するアーバを貫通させるための孔を形成することができるO L E D表示デバイスを提供することである。

30

【課題を解決するための手段】

【0007】

従って本発明は、発光ダイオード表示デバイスに関し、上記表示デバイスはカバーによって覆われた基材を含み、このカバーは、その外周に沿って縁部で範囲を定められた平坦な表面を有し、この縁部を介してカバーは基材に固定され、カバーの平坦な表面には、基材の方向に延在する結節が設けられ、基材には重なった層が設けられ、上記重なった層は少なくとも、基材から始めて以下の順序で互いに連続する以下の層：

- 少なくとも1つのアノード層；
- 絶縁コーティング；
- 第1の領域に結節と垂直に配置された第1の排除領域を有するスペーサ層；
- 活性正孔注入層；
- 活性正孔輸送層；
- 活性電子輸送層；
- 第2の領域に結節と垂直に配置された第2の排除領域を有するカソード層；

40

を含み、カバーの結節は、結節が接触する層に連結され、結節の幾何学的寸法より小さな直径を有する孔が結節内に形成され、上記孔は基材も貫通する。

【0008】

これらの特徴の結果として、本発明は、孔によって完全に横断することができるO L E Dタイプの表示デバイスを提供し、本発明の好ましい例示的な実施形態では、それぞれ時

50

針及び分針を保持する同心のアーバのセットがこの孔を貫通するようになっている。実際、時針及び分針のアーバを貫通させるための孔が形成されるカバーの結節は、湿気及び酸素に対して完全に密閉されており、これによって、本発明によるOLED表示デバイスの活性層及びカソード層は、破損しにくくなる。この効果を達成するために、本発明は、スペーサ層及びカソード層に、カバーの結節と垂直な排除領域を設けることを教示する。言い換えると、これらの排除領域の位置において、スペーサ層及びカソード層の蒸着に用いる材料を取り除く。実際、複数回の試験を実施した結果、カバーの結節がOLED表示デバイスの活性層に接触する場所にスペーサ層及びカソード層が残ったままだと、これらカソード及びスペーサ層は、カバーの結節に孔を形成する際に剥離を起こし、OLED表示デバイスの破壊は避けられないことが判かった。なお、最後に、カソード及びスペーサ層が存在しない場合、結節と基材の接着品質は極めて高くなった。

10

【0009】

また本発明は、OLED表示デバイスの製造方法にも関し、上記方法は以下からなるステップを含む：

- 基材と、その外周に沿って縁部で範囲を定められた平坦な表面を有するカバーとを準備するステップであって、カバーは縁部を介して基材に固定されるようになっており、カバーの平坦な表面には基材の方向に延在する結節が設けられている、ステップ；

- 少なくとも1つのアノード層及び絶縁コーティングを、基材上に連続して蒸着するステップ；

- 続いて、カバーを基材に固定すると結節と垂直に配置される第1の排除領域が第1の領域に配設されたスペーサ層を蒸着するステップ；

20

- 活性正孔注入層、活性正孔輸送層、及び活性電子輸送層をこの順序で蒸着するステップ；

- カバーを基材に固定するとカバーの結節と垂直に配置される第2の排除領域が第2の領域に配設されたカソード層を蒸着するステップ；並びに

- カバーを基材に連結し、カバーの結節及び基材に、結節の幾何学的寸法より小さな直径を有する孔を形成するステップ。

【0010】

本発明の方法の補足的な特徴によると、スペーサ層又はカソード層は、2つの連続するステップ：

30

蒸着されるスペーサ層又はカソード層の第1の部分に対応する第1の開口が配設された第1のマスクを用いるステップであって、前記第1のマスクは、少なくとも部分的に基材のある領域を覆い隠すことにより、スペーサ層又はカソード層に、カバーを基材に固定すると結節と垂直になる排除領域を形成する、ステップ；

蒸着されるスペーサ層又はカソード層の第2の部分に対応する第2の開口を有する第2のマスクを用いるステップであって、前記第2のマスクは、必要に応じて基材の残りの領域を覆い隠すことにより、スペーサ層又はカソード層に、カバーを基材に固定すると結節と垂直に配置される排除領域の残りを形成する、ステップ

で蒸着され、第2のマスクの第2の開口と第1のマスクの第1の開口は、第1の開口と第2の開口の組み合わせが所望のスペーサ層又はカソード層に対応するよう、相補的である。

40

【0011】

また本発明は、時針のアーバ及び分針のアーバを貫通させるための孔が形成された発光ダイオード表示デバイスを備える時計にも関する。

【0012】

本発明の他の特徴及び利点は、本発明によるOLED表示デバイスの1つの実施形態に関する以下の詳細な説明を読むことにより、より明らかになり、この例は添付の図面を参照して、単なる非限定的な例として挙げられたものである。

【図面の簡単な説明】

【0013】

50

【図 1 A】図 1 A は、伝導性インジウムスズ酸化物層及びクロム層を連続して蒸着したガラス基材の斜視図である。

【図 1 B】図 1 B は、クロム層を形成するステップを示す、図 1 A と同様の斜視図である。

【図 1 C】図 1 C は、伝導性インジウムスズ酸化物層を形成するステップを示す斜視図である。

【図 1 D】図 1 D は、絶縁層の蒸着を示す斜視図である。

【図 1 E】図 1 E は、マトリクス表示ピクセルの範囲を定めるための絶縁層の構成を示す斜視図である。

【図 1 F】図 1 F は、分離層の蒸着を示す斜視図である。

【図 1 G】図 1 G は、分離層の構成を示す斜視図である。

【図 1 H】図 1 H は、活性正孔注入層の蒸着を示す斜視図である。

【図 1 I】図 1 I は、活性正孔輸送層の蒸着を示す斜視図である。

【図 1 J】図 1 J は、活性電子輸送層の蒸着を示す斜視図である。

【図 1 K】図 1 K は、カソード層の蒸着を示す斜視図である。

【図 2】図 2 は、本発明による有機発光ダイオード表示デバイスの断面図である。

【図 3】図 3 は、本発明による O L E D 表示デバイスを装備した腕時計の概略図である。

【図 4 A】図 4 A は、スペーサ層及びカソード層の蒸気蒸着に用いる第 1 のマスクの上上面図である。

【図 4 B】図 4 B は、スペーサ層及びカソード層の蒸気蒸着に用いる第 2 のマスクの上上面図である。

【図 4 C】図 4 C は、スペーサ層及びカソード層の蒸気蒸着に用いる第 1 及び第 2 のマスクの上上面図である。

【発明を実施するための形態】

【0014】

本発明は、時針及び分針のアーバを例えば貫通させるための孔を形成することができる有機発光ダイオード表示デバイスを提供することからなる、一般的な発明思想に由来する。O L E D 表示デバイスに真っ直ぐな孔を形成すると、O L E D 表示デバイスの活性層を大気に接触させて破壊してしまうため、これは不可能であることは公知である。この問題を克服するために、本発明は、有機発光ダイオード表示デバイスの基材に蒸着されるスペーサ層及びカソード層に、排除領域を配設することを教示する。言い換えると、これらの排除領域の位置において、スペーサ層及びカソード層の蒸着に用いる材料を取り除く。排除領域は、製造工程の最後に O L E D 表示デバイスを覆うカバーの底面に設けられる結節と垂直に配置される。時針及び分針のアーバのための孔を、結節及びカバーに形成する。この作業は、結節が基材に接触する場所にスペーサ層及びカソード層が存在しないことによって可能となる。実際、スペーサ層及びカソード層が存在する場合、カバーの結節に孔を形成するとこれらの層は剥離してしまうことがわかった。更に、カソード及びスペーサ層を取り除くと、基材に対する結節の接着が極めて良好になる。スペーサ及びカソード層を結節領域から取り除かなければならないという結論に達したことから、これらの層を所望の方式で蒸着するための方法を見出す必要が生じた。この目的のために、本発明は、スペーサ層又はカソード層を 2 つの独立したマスクを用いて 2 つの連続したステップで蒸着することを教示し、2 つのマスクのうち第 1 のものは、蒸着されるスペーサ層又はカソード層の第 1 の部分に対応する第 1 の開口を備え、上記第 1 のマスクは、排除領域を生成することが望まれる基材の全ての領域又は一部の領域を覆い隠し；2 つのマスクのうち第 2 のものは、第 1 のマスクに配設された第 1 の開口と相補的な第 2 の開口を備え、必要に応じて、排除領域を生成することが望まれる基材の残りの領域を覆い隠す。最後に、本発明は、時針のアーバ及び分針のアーバを貫通させる孔が形成された発光ダイオード表示デバイスを備える時計等の携帯用機器に関する。

【0015】

発光ダイオード表示デバイス又は O L E D 表示デバイスを作製するための本発明による

10

20

30

40

50

方法の様々なステップを以下に説明する。

【0016】

図1Aは、例えばガラス製である基材1の斜視図であり、その表面には第1の伝導層2及び第2の伝導層4が連続して蒸着されている。第1の伝導層2は例えば、ITOとしてよく知られているインジウムスズ酸化物製であり、第2の伝導層4は例えばクロム製である。

【0017】

図1Bに示すように、フォトリソグラフィ及び化学エッチングによって第2の伝導層4を殆ど全表面から除去した。クロムは接触パッド6上にしか残っておらず、ここにこの材料が存在することにより、導電性が改善される。

10

【0018】

図1Cは、アノード8を形成するステップを示す。これらアノード8は平行なストリップの形状をとり、第1の伝導性ITO層2のフォトリソグラフィ及び化学エッチングによって得られる。

【0019】

図1Dは、ITOアノード8を覆って絶縁層10を蒸着するステップを示す。図1Eを吟味すると分かるように、絶縁層10は、行12及び列14で構成され、これにより、本発明のOLED表示デバイスの表示ピクセルを形成することになる伝導性領域16の範囲を定める。

【0020】

図1Fに示すように、スペーサ材料の層18を基材1にわたって均一な厚さで蒸着する。このスペーサ材料の層18の機能は、本方法の後続のステップで構成されるカソードから、アノード8を分離することである。基材1のほぼ中心にはスペーサ材料が蒸着されておらず、これにより排除領域20が生成され、この排除領域20は、以下で詳細に判るように、製造工程の最後に本発明のOLED表示デバイスを覆うカバーの底面に設けられる結節と垂直に配置される。

20

【0021】

図1Gに示すように、スペーサ層はスペーサ22を形成するよう構成され、このスペーサ22は、図示した例ではアノード8と概ね垂直な方向に、互いに平行に延在する。

【0022】

図1H、1I及び1Jでは、本発明のOLED表示デバイスの活性層、すなわち正孔注入層24、正孔輸送層26、及び電子輸送層28を順次蒸着する。これら3つの層24、26及び28を、基材1の全表面にわたって非選択的な様式で蒸着する。

30

【0023】

最後に、図1Kに見られるように、本発明のOLED表示デバイスのカソードを形成する層30を基材1に蒸着する。このカソード層30は、限定するものではないがアルミニウム等の導電性材料を気化させることで得られる。アルミニウムとカルシウムとの、又はバリウムと銀の合金との混合物であってもよい。基材1のほぼ中心にはカソード材料30が蒸着されておらず、これにより排除領域32が生成され、この排除領域32は、以下で詳細に見るように、製造工程の最後に本発明のOLED表示デバイスを覆うカバーの底面に設けられる結節32と垂直に配置される。

40

【0024】

ここで、本発明による有機発光ダイオード表示デバイスの断面図である図2を参照する。全体として参照符号34で示す本発明のOLED表示デバイスは、インジウムスズ酸化物即ちITOのアノード層8、絶縁層10、及びスペーサ層18が連続して蒸着された基材1を含む。本発明によると、このスペーサ材料の層18を、排除領域20が位置する場所において取り除く。排除領域20は結節36と垂直に配置され、この結節36は基材1の方向に延在し、製造工程の最後に本発明のOLED表示デバイス34を覆うカバー40の平坦な表面38に配設されることに留意されたい。

【0025】

50

本発明のOLED表示デバイス34の製造方法は、本発明のOLED表示デバイスの活性層、即ち正孔注入層24、正孔輸送層26、及び電子輸送層28の非選択的蒸着へと続く。本製造方法は、カソード層30の蒸着で終了する。本発明によると、このカソード層30を、排除領域32が位置する場所から取り除く。排除領域32は、製造工程の最後に本発明のOLED表示デバイス34を覆うカバー40の平坦な表面38に配設される結節36と垂直に配置されることに留意されたい。

【0026】

最後に、カバー40を用いてOLED表示デバイス34を気密性を保つように密閉する。カバー40は、その平坦な表面38の外周に沿って縁部42を有し、これを介して、接着性フィルムを用いてカバー40を基材1に固定する。カバー40の平坦な表面38に配設された結節36は、スペーサ層18及びカソード層30の、排除領域20及び32を配設した領域において、基材1の方向に延在する。結果として、結節36は基材1と事実上直接接触し、極めて薄いアノード層8並びに活性層24、26及び28によって隔てられているのみである。薄い接着性フィルムにより、結節36を基材1に接着することができる。

10

【0027】

本発明によると、結節36の幾何学的寸法より小さな直径を有する孔48を、結節36に形成する。孔48はまた、基材1を横断する。この特徴の結果として、本発明は、活性層及びカソード層を湿気及び酸素に接触させることなく貫通孔が形成されたOLED表示デバイスを提供する。

20

【0028】

図3は、本発明によるOLED表示デバイス34を装備した腕時計の概略図である。図示した例では、OLED表示デバイス34は腕時計50の文字盤として機能し、OLED表示デバイス34及び基材1を貫通する孔48は、有利には、時計56及び分針58をそれぞれ保持する2本の同心のアーバ52及び54を通過させるために使用される。

【0029】

図4A及び4Bは、スペーサ層18及びカソード層30の蒸気蒸着のために使用される第1のマスク60及び第2のマスク62の上面図である。本発明によると、スペーサ層18及びカソード層30を、第1のマスク60及び第2のマスク62を用いて2つの連続するステップで蒸着する。従って、第1のマスク60は、蒸着されるスペーサ層18又はカソード層30の第1の部分に対応する第1の開口60aを備えている。第1のマスク60はまた、排除領域20、32を生成することが望まれる基材1の全ての領域又は一部の領域を覆い隠すための第1のカバー部分60bも備えている。続いて、第2のマスク62は、第1のマスク60に配設された第1の開口60aと相補的な第2の開口62aを備え、また、第2のマスク62は、必要に応じて、排除領域20及び32を生成することが望まれる基材1の残りの領域を覆い隠すための第2のカバー部分62bを含む。最後に、図4Cは、第1のマスク60及び第2のマスク62を連結することにより、上記2つの層18及び30の中心に排除領域20及び32を有するようにスペーサ層18及びカソード層40の外側輪郭を定めることができることを示す。図4Cは本発明のOLED表示デバイスの製造方法の1ステップの図ではなく、単に、2つのマスク60、62が、これらの端と端を合わせて配置した場合に、中心に排除領域を有するようにスペーサ層18及びカソード層18の輪郭を定める、完璧に相補的な形状を有することを説明するだけのものであることは明らかであろう。

30

40

【0030】

本発明は上述の実施形態に限定されるものではなく、当業者は、添付の請求項により定義される本発明の範囲から逸脱することなく、様々な単純な改変及び変更を考案することができることは言うまでもない。特に、上では、カバーの底面に設けられた結節が本発明のOLED表示デバイスのほぼ中心に位置すると述べたが、この結節をカバーの底面のいずれの位置に配置してよいことは言うまでもないことは明らかであろう。

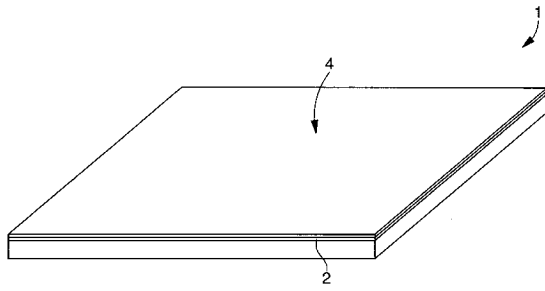
【符号の説明】

50

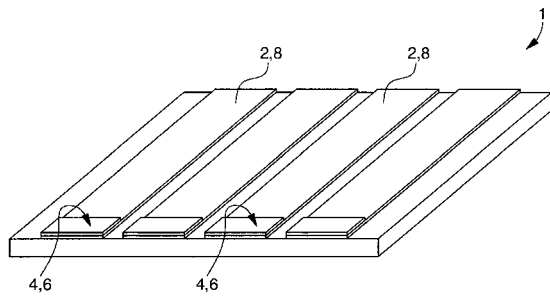
【 0 0 3 1 】

- 1 : 基材
- 8 : アノード層
- 10 : 絶縁層
- 18 : スペース層
- 30 : カソード層
- 36 : 結節
- 40 : カバー
- 42 : 縁部
- 48 : 孔

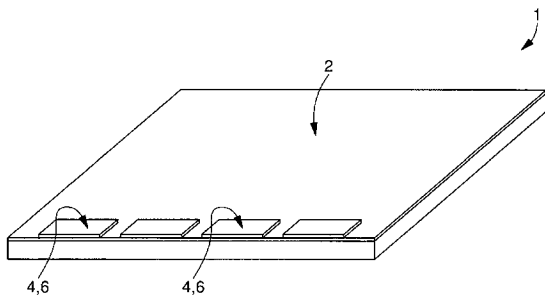
【 図 1 A 】



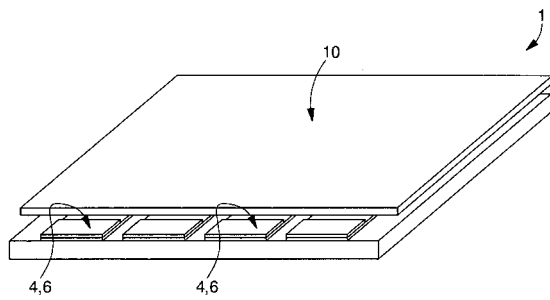
【 図 1 C 】



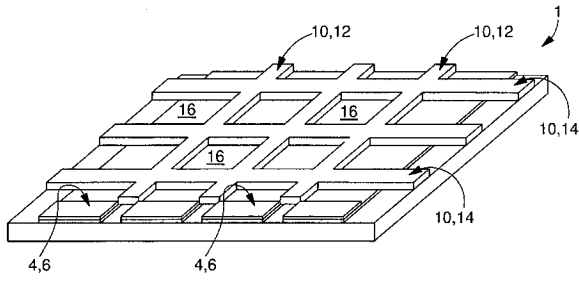
【 図 1 B 】



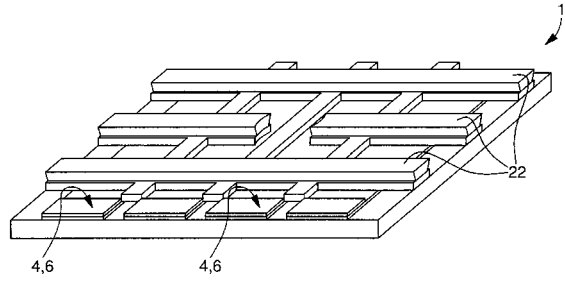
【 図 1 D 】



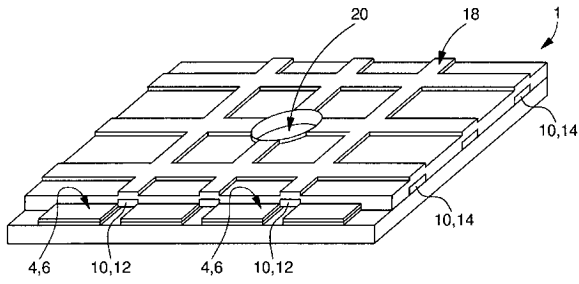
【図 1 E】



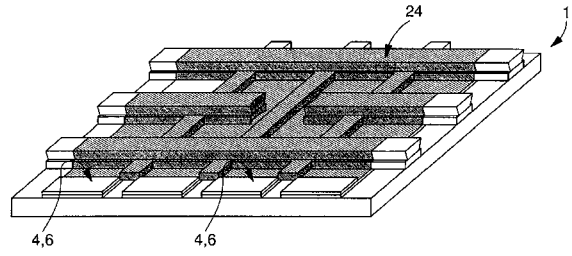
【図 1 G】



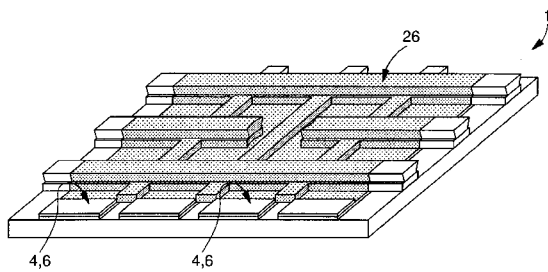
【図 1 F】



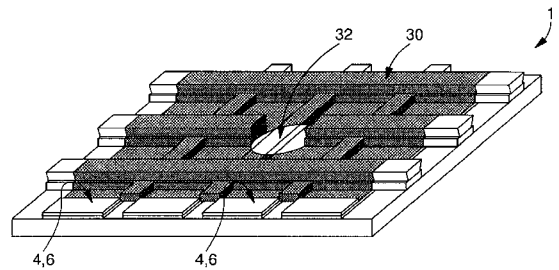
【図 1 H】



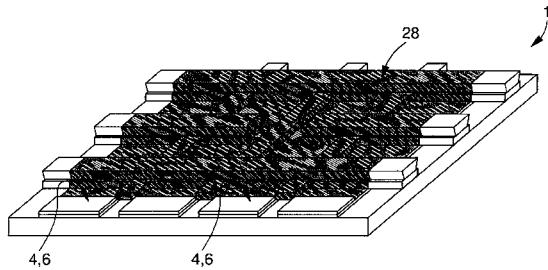
【図 1 I】



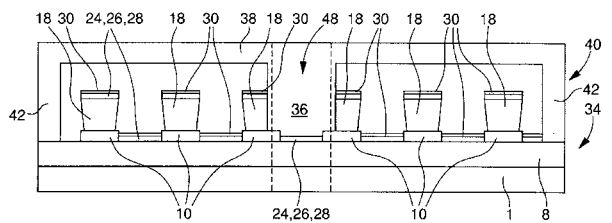
【図 1 K】



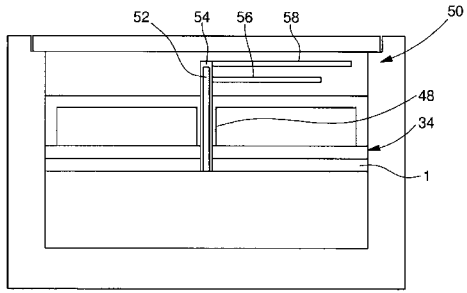
【図 1 J】



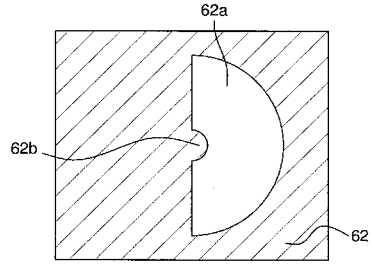
【図 2】



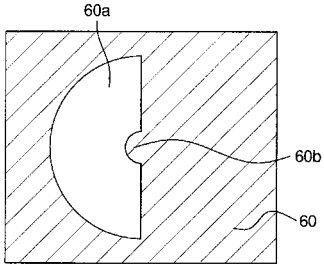
【 図 3 】



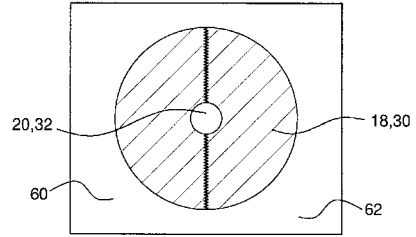
【 図 4 B 】



【 図 4 A 】



【 図 4 C 】



フロントページの続き

(51)Int.Cl.

F I

テーマコード(参考)

H 0 5 B 33/22

A

H 0 5 B 33/22

C

专利名称(译)	OLED显示设备和包含该显示设备的时钟		
公开(公告)号	JP2015156389A	公开(公告)日	2015-08-27
申请号	JP2015087306	申请日	2015-04-22
[标]申请(专利权)人(译)	EM微电子-马林有限公司		
申请(专利权)人(译)	EM微电子 - 海洋ES啊		
[标]发明人	アラン・アム		
发明人	アラン・アム		
IPC分类号	H05B33/04 H01L51/50 H05B33/02 H05B33/12 H05B33/22		
CPC分类号	G04G17/045 H01L27/3283 H01L51/56 G04G9/00 H01L51/525		
FI分类号	H05B33/04 H05B33/14.A H05B33/02 H05B33/12.B H05B33/22.Z H05B33/22.A H05B33/22.C H01L27/32		
F-TERM分类号	3K107/AA01 3K107/BB07 3K107/CC23 3K107/CC45 3K107/DD02 3K107/DD12 3K107/DD22 3K107/DD27 3K107/DD72 3K107/DD74 3K107/DD89 3K107/EE02 3K107/EE42 3K107/EE55 3K107/FF15 3K107/GG04 3K107/GG28 3K107/GG33		
代理人(译)	山川茂树		
优先权	2012192033 2012-11-09 EP		
其他公开文献	JP6027644B2		
外部链接	Espacenet		

摘要(译)	(21) 出願番号	特願2015-87306 (P2015-87306)	(71) 出願人	596162740
	(22) 出願日	平成27年4月22日 (2015.4.22)	イー・エム・マイクロエレクトロニクス・マリン	
OLED器件 (34) 具有阳极层 (8) , 绝缘层 (10) , 间隔层 (18) , 有源空穴注入层 (24) , 有源空穴传输层 (26) , 有源电子传输层 (28) 和阴极层叠在基板 (1) 上的层 (30) 。间隔层和阴极层具有各自的排除区域 , 所述排除区域与盖子 (40) 的突起 (36) 垂直。孔 (48) 形成在突起中 , 穿透基板 , 并且具有小于突起的几何尺寸的直径。包括以下独立权利要求 : (1) 制造OLED器件的方法 ; (2) 钟表。	(62) 分割の表示	特願2013-172966 (P2013-172966) の分割	・エス・アー	
	原出願日	平成25年8月23日 (2013.8.23)	スイス国・シイエイチ 2074・マリン	・リュ・ドソル・3
	(31) 優先権主張番号	12192033.4	(74) 代理人	100064621
	(32) 優先日	平成24年11月9日 (2012.11.9)	弁理士 山川 政樹	
	(33) 優先権主張国	欧州特許庁 (EP)	(74) 代理人	100098394
			弁理士 山川 茂樹	
			(72) 発明者	アラン・アム
			スイス国・2523・リニエール・リュ	
			ドゥ シュマラン・17	
			Fターム(参考)	3K107 AA01 BB07 CC23 CC45 DD02 DD12 DD22 DD27 DD72 DD74 DD89 EE02 EE42 EE55 FF15 GG04 GG28 GG33