(19) **日本国特許庁(JP)**

(12) 公 開 特 許 公 報(A)

(11)特許出願公開番号

特開2007-94319 (P2007-94319A)

(43) 公開日 平成19年4月12日(2007.4.12)

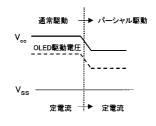
(51) Int.C1.			F I					テー	マコー	・(参考	 (†)
G09G	3/30	(2006.01)	GO9G	3/30		J		3 K	107		
G09G	3/20	(2006.01)	GO9G	3/20	6	11A		5 C	080		
HO1L	<i>51/50</i>	(2006.01)	GO9G	3/20	6	41D					
			GO9G	3/20	6	23R					
			GO9G	3/20	6	21D					
			審査請求 未	請求	請求項	[の数 5	OL	(全 1	9 頁)	最終了	に続く
(21) 出願番号		特願2005-286896	(P2005-286896)	(71) 出力	願人	0001037	47				
(22) 出願日		平成17年9月30日	(2005. 9. 30)			オプト	レックフ	株式会	社		
						東京都	荒川区東	日暮里	五丁目	7番1	8号
				(74)代:	理人	1001030	90				
						弁理士	岩壁	冬樹			
				(74)代	理人	1001245					
							塩川	誠人			
				(72) 発日	明者	中澤					
							荒川区東			7番1	8号
							レックフ				
				Fター	ム (参	考)3K10	7 AA01		CC14	EE02	
						5C08	30 AA06		DD03	DD26	EE29
							FF03	FF12	JJ01	JJ02	1103
							JJ04				

(54) 【発明の名称】有機E L表示装置の駆動装置

(57)【要約】

【課題】パーシャル駆動時において、画像を表示する領域のコモン電極配線を走査しているときの消費電力を低下させる。

【解決手段】セグメント電極ドライバ部は、各セグメント電極配線に対応する定電流回路を有し、発光すべき画素が存在するセグメント電極配線から、選択されているコモン電極配線に定電流を流す。ただし、パーシャル駆動時における定電流の電流値は、通常駆動時における定電流値より低いため、OLED駆動電圧(定電流が流されているときの有機EL素子の陽極の電圧)も低下する。セグメント電極ドライバ部に対して定電流回路を動作させるための電圧Vccを供給する電源回路は、パーシャル駆動時に出力電圧Vccを低下させ、出力電圧VccとOLED駆動電圧との差が広がらないようにする。【選択図】図5



20

30

40

50

【特許請求の範囲】

【請求項1】

交差するように配置された複数のコモン電極と複数のセグメント電極とを備え、前記複数のコモン電極と前記複数のセグメント電極との間に有機薄膜が配置された有機 E L 表示装置の駆動装置であって、

セグメント電極に対して定電流を流す定電流回路を各セグメント電極毎に有するセグメ ント電極ドライバと、

コモン電極を順次選択してコモン電極の走査を行うコモン電極ドライバと、

コモン電極ドライバが各コモン電極を走査する通常駆動時に、セグメント電極ドライバに対して、定電流回路が通常駆動時に出力すべき通常時定電流を出力可能な電圧を供給し、コモン電極ドライバが各コモン電極のうちの一部のコモン電極のみを走査するパーシャル駆動時に、セグメント電極ドライバに対して前記電圧よりも低い電圧を供給する電源回路とを備えた

ことを特徴とする有機EL表示装置の駆動装置。

【請求項2】

電源回路は、パーシャル駆動時に、セグメント電極ドライバに対して、定電流回路がパーシャル駆動時に出力すべきパーシャル時定電流を出力可能な電圧を供給する 請求項1に記載の有機 E L 表示装置の駆動装置。

【請求項3】

パーシャル駆動時に、定電流回路が流す定電流を、通常時定電流から、前記通常時定電流よりも電流値が小さいパーシャル時定電流に低下させる制御手段を備え、

セグメント電極ドライバの定電流回路は、パーシャル駆動時に、セグメント電極に流す 定電流を前記制御手段に従って、通常時定電流からパーシャル時定電流に低下させる 請求項2に記載の有機EL表示装置の駆動装置。

【請求項4】

セグメント電極ドライバは、パーシャル駆動時に、定電流回路を用いずに、電源回路から供給される電圧をセグメント電極に印加することにより、当該セグメント電極と、コモン電極ドライバによって選択されたコモン電極との間の有機薄膜に電流を流す 請求項1に記載の有機 E L 表示装置の駆動装置。

【請求項5】

パーシャル駆動時における走査対象となるコモン電極の数は、 1 6 本以下である請求項 4 に記載の有機 E L 表示装置の駆動装置。

【発明の詳細な説明】

【技術分野】

[0001]

本発明は、有機エレクトロルミネッセンス発光素子(以下、有機 E L 素子という。)を用いた有機 E L 表示装置の駆動装置に関する。

【背景技術】

[0002]

マトリクス電極の各画素部に有機EL素子をそれぞれ配置した構造の有機EL表示装置(有機ELパネル)が実現されている。有機ELパネルでは、例えば、ガラス基板等の基板上に、陽極に接続されるかまたは陽極そのものを形成するITO等の透明導電膜を用いた複数の陽極配線が例えば縦方向に配置され、それに直交する方向に、陰極に接続するかまたは陰極そのものを形成する金属を用いた複数の陰極配線が例えば横方向に配置される。陽極配線と陰極配線の交点が画素となり、両配線間に有機薄膜(有機EL素子)が挟持される。このように、基板上に、有機EL素子によって構成された画素がマトリクス状に平面配置される。有機EL素子は、電流が流れると発光する電流駆動素子であるため、輝度は電流量に依存する。

[0003]

有機EL素子は、半導体発光ダイオードに似た特性を有している。すなわち、陽極側を

20

30

40

50

高電圧側とし、所定の電圧を両電極間に印加して有機 E L 素子に電流を供給すると発光する。具体的には、陽極側の電位と陰極側の電位との差が発光開始電圧以上になると、有機 E L 素子に電流が流れ始める。逆に、陰極側を高電位にした場合には電流がほとんど流れず発光しない。

[0004]

有機ELパネルを単純マトリクス駆動法で駆動することができる。駆動を行う際に、有機ELパネルの陽極配線および陰極配線を、走査電極配線(コモン電極配線)またはデータ電極配線(セグメント電極配線)のいずれにも設定できる。つまり、陽極配線をコモン電極配線とし、陰極配線をセグメント電極配線とするか、または陽極配線をセグメント電極配線とし、陰極配線をコモン電極配線として使用できる。以下、陰極配線をコモン電極配線とし、陽極配線をセグメント電極配線とする場合を例にする。

[00005]

各セグメント電極配線は、各セグメント電極配線に対応する定電流回路を備えたセグメント電極ドライバに接続される。また、各コモン電極配線は、コモン電極ドライバに接続される。セグメント電極ドライバおよびコモン電極ドライバは、コントローラの制御に従って、有機 E L パネルを駆動する。

[0006]

有機EL表示装置において、パーシャル駆動を行う場合がある。「パーシャル駆動」とは、表示画面内の全ラインのうちの一部のみを用いて、一部の領域においてのみ表示を行う駆動態様である。通常の駆動では、全てのラインに個々に対応する各コモン電極配線を順次選択して画面全体に画像を表示する。一方、パーシャル駆動を行うときには、一部のラインに対応する各コモン電極配線のみを順次選択して一部の領域において表示を行う。

[0007]

図10(a)は、通常の駆動(以下、通常駆動と記す。)を行ったときの表示例を示し、図10(b)は、パーシャル駆動時の表示例を示している。図10に示す例では、ライン数(コモン電極配線数)が64の場合を示している。図10(b)に示すように、パーシャル駆動時には、画面の一部のみで表示を行う。また、あるコモン電極配線の選択期間の開始から、次にそのコモン電極配線の選択開始までの時間(1フレーム期間)に対する1本のコモン電極配線の選択期間の比率をデューティ(あるいはデューティ比)と呼ぶ。図10(a)に例示する通常駆動の場合、全ライン(64ライン)を用いて表示を行うのでデューティは1/64となる。図10(b)に例示するパーシャル駆動の場合、全ラインのうち8ラインを用いて表示を行うのでデューティは1/8となる。

[00008]

通常駆動からパーシャル駆動に駆動態様を切り替えた場合でも、1フレーム期間は変わらないため、個々のコモン電極配線の選択期間は長くなる。このとき、通常駆動時およびパーシャル駆動時における有機EL素子の輝度を揃えようとすると、パーシャル駆動時に有機EL素子に流す定電流の電流値は低下し、定電流が流されているときの有機EL素子の陽極の電圧は低下する。以下、定電流が流されているときの有機EL素子の陽極の電圧を、OLED(Organic Light Emitting Diode)駆動電圧と記すことにする。

[0009]

図11は、通常駆動からパーシャル駆動に切り替えたときの、コモン電極配線の電位およびセグメント電極配線の電位を表す駆動波形の変化の例を示す説明図である。図11に示すFLM(ファーストラインマーカ)は、1フレームの開始を示す制御信号である。た、LP(ラッチパルス)は、選択するコモン電極配線の切り替えを指示する制御信号である。 COM。、COM,は、それぞれ0番目、n番目のコモン電極配線の電位を示している。ただし、n番目のコモン電極配線は、パーシャル駆動時の表示領域に配置されたコモン電極配線であるものとする。また、SEG,は、複数のセグメント電極配線のうちの任意の一つの電位を示している。V。。は、セグメント電極ドライバが備える定電流の路を動作させるために、電源回路がセグメント電極ドライバに供給する電圧である。Vss は、選択されていないコモン電極配線に設定される電位でもある。Vss は、選択

されたコモン電極配線に設定される電位であり、また、選択ライン(すなわち選択行)においてオフ(非点灯)とすべき画素が存在する列のセグメント電極配線に設定される電位である。

[0010]

図11では、選択されていないコモン電極配線に設定される電位と、セグメント電極ドライバが備える定電流回路を動作させるために、電源回路がセグメント電極ドライバに供給する電圧とがともにV。。である場合を示した。選択されていないコモン電極配線に設定される電位と、セグメント電極ドライバが備える定電流回路を動作させるために、電源回路がセグメント電極ドライバに供給する電圧とが異なっていてもよい。

[0011]

また、電源回路がセグメント電極ドライバに供給する電圧 V 。 。は、定電流回路を動作させるために、通常駆動時の O L E D 駆動電圧よりも所定値以上高くなるように定められている。

[0012]

図11に示すように、通常駆動からパーシャル駆動に切り替えたとする。すると、既に説明したように、OLED駆動電圧は低下する。なお、OLED駆動電圧の値は、オン(点灯)とすべき画素が存在する列のセグメント電極配線の電位と等しい値であり、図11に示すように、パーシャル駆動時では、OLED駆動電圧(オンとすべき画素が存在する列のセグメント電極配線の電位)は低下する。この結果、パーシャル駆動時では、OLED駆動電圧と、電源回路がセグメント電極ドライバに供給する電圧V。ことの差が必要以上に大きくなり、無駄に消費される電力が増加する。

[0013]

図12は、OLED駆動電圧の低下を示した説明図である。通常駆動からパーシャル駆動に切り替えると、OLED駆動電圧は低下する。一方、電源回路がセグメント電極ドライバに供給する電圧V。。は変化しないので、電源回路による供給電圧V。。とOLED駆動電圧との差は大きくなる。

[0014]

また、パーシャル駆動時における省電力化を目的とした発光表示パネルの駆動装置が提案されている(例えば、特許文献 1 参照。)。特許文献 1 に記載された駆動装置は、アクティブマトリクス型の発光表示パネルに適用される。そして、パーシャル駆動時に、非表示領域の走査を行うときには、データドライバの駆動を停止することで低消費電力を実現している。

[0015]

また、液晶パネルの信号駆動回路(信号ドライバ)が、例えば特許文献 2 に記載されている。特許文献 2 に記載された信号駆動回路は、非表示レベル電圧供給回路を備える。そして、パーシャル表示データにより出力がオフに設定された非表示エリアに対応するブロックの信号ラインについては、非表示レベル電圧供給回路により生成した電圧で駆動する

[0016]

また、有機 E L 表示装置では、有機 E L 素子に定電圧を印加して電流を流すように駆動した場合、コモン電極ドライバから遠ざかった部分における輝度が低下して、表示画面内において輝度が変化する現象が知られている。この現象は、輝度傾斜と呼ばれる。図13は、輝度傾斜の原因を示す説明図である。図13において、縦軸は電圧であり、横軸は、コモン電極配線におけるコモン電極ドライバの接続端からの距離がある。そして、図13は、コモン電極配線上の各位置における電圧が、コモン電極配線自身は抵抗を有し、コモン電極につれて上昇することを示している。コモン電極配線自身は抵抗を有し、コモン電極ドライバの接続端からコモン電極配線上の各位置までの抵抗値は、その接続端からの距離が長くなるほど増加する。また、有機 E L 素子に流された電流は、コモン電極配線からその位置を流れる電流と、コモン電極ドライバの接続端からその位置までの法則により、その位置を流れる電流と、コモン電極ドライバの接続端からその位置までの

10

20

30

40

抵抗の積によって求められる。従って、図13に示すように、コモン電極配線上の各位置における電圧は、コモン電極ドライバの接続端からの距離が長くなるにつれて上昇する。すると、電源電圧と、コモン電極配線上の各位置における電圧との差は、コモン電極ドライバの接続端からの距離が長くなるにつれて減少する。この結果、コモン電極ドライバから離れた位置で、電源電圧とコモン電極配線の電圧との差が小さくなり、有機EL素子への印加電圧が減少する。そして、有機EL素子への印加電圧が異なることにより、流れる電流に差が生じ、輝度傾斜が生じる。

[0017]

【 特 許 文 献 1 】 特 開 2 0 0 3 - 3 1 6 3 1 5 号 公 報 (段 落 0 0 4 2 , 0 0 4 3)

【特許文献 2 】特開 2 0 0 2 - 3 5 1 4 1 2 号公報(段落 0 0 9 6 - 0 0 9 8 , 図 1 0) 【発明の開示】

【発明が解決しようとする課題】

[0018]

既に説明したように、通常駆動からパーシャル駆動に切り替えると、OLED駆動電圧と、電源回路がセグメント電極ドライバに供給する電圧V。。との差が必要以上に大きくなり、無駄に消費される電力が増加する。特許文献1に記載された駆動装置は低消費電力化を実現している。しかし、特許文献1に記載された駆動装置は、パーシャル駆動で非表示領域の走査を行うときには、データドライバの駆動を停止することで低消費電力化を実現するものである。従って、パーシャル駆動時に画像を表示する領域のコモン電極配線を走査しているときには無駄に消費される電力が生じることになる。

[0019]

そこで、本発明は、パーシャル駆動時において、画像を表示する領域のコモン電極配線を走査しているときの消費電力を低下させることができる有機EL表示装置の駆動装置を提供することを目的とする。

【課題を解決するための手段】

[0020]

本発明による態様1は、交差するように配置された複数のコモン電極と複数のセグメント電極とを備え、複数のコモン電極と複数のセグメント電極との間に有機薄膜が配置された有機EL表示装置の駆動装置であって、セグメント電極に対して定電流を流す定電流回路を各セグメント電極毎に有するセグメント電極ドライバと、コモン電極を順次選択してコモン電極の走査を行うコモン電極ドライバと、コモン電極ドライバが各コモン電極を走査する通常駆動時に、セグメント電極ドライバに対して、定電流回路が通常駆動時に出力すべき通常時定電流を出力可能な電圧を供給し、コモン電極ドライバが各コモン電極のうちの一部のコモン電極のみを走査するパーシャル駆動時に、セグメント電極ドライバに対して前記電圧よりも低い電圧を供給する電源回路とを備えたことを特徴とする有機EL表示装置の駆動装置を提供する。

[0021]

本発明による態様 2 は、態様 1 において、電源回路が、パーシャル駆動時に、セグメント電極ドライバに対して、定電流回路がパーシャル駆動時に出力すべきパーシャル時定電流を出力可能な電圧を供給する有機 E L 表示装置の駆動装置を提供する。

[0 0 2 2]

本発明による態様 3 は、態様 2 において、パーシャル駆動時に、定電流回路が流す定電流を、通常時定電流から、前記通常時定電流よりも電流値が小さいパーシャル時定電流に低下させる制御手段を備え、セグメント電極ドライバの定電流回路が、パーシャル駆動時に、セグメント電極に流す定電流を前記制御手段に従って、通常時定電流からパーシャル時定電流に低下させる有機 E L 表示装置の駆動装置を提供する。

[0023]

本発明による態様 4 は、態様 1 において、セグメント電極ドライバが、パーシャル駆動時に、定電流回路を用いずに、電源回路から供給される電圧をセグメント電極に印加することにより、当該セグメント電極と、コモン電極ドライバによって選択されたコモン電極

20

10

30

40

との間の有機薄膜に電流を流す有機EL表示装置の駆動装置を提供する。

[0024]

本発明による態様 5 は、態様 4 において、パーシャル駆動時における走査対象となるコモン電極の数が 1 6 本以下である有機 E L 表示装置の駆動装置を提供する。態様 5 によれば、パーシャル駆動時における輝度傾斜を目立たなくすることができる。

【発明の効果】

[0 0 2 5]

本発明によれば、コモン電極ドライバが各コモン電極のうちの一部のコモン電極のみを 走査する場合において、その一部のコモン電極を走査しているときの消費電力を低下させ ることができる。

【発明を実施するための最良の形態】

[0026]

以下、本発明の実施の形態を図面を参照して説明する。以下の説明においても、陰極配線をコモン電極配線とし、陽極配線をセグメント電極配線とする場合を例にする。

[0027]

[実施の形態1]図1は、本発明の第1の実施の形態の有機 E L 表示装置の駆動装置の例を示すプロック図である。有機 E L 表示装置(有機 E L パネル) 4 は、複数のコモン電極配線(図示略。)と複数のセグメント電極配線(図示略。)とを備える。コモン電極配線(コモン電極)とセグメント電極配線(セグメント電極)とは、有機薄膜(有機 E L 素子)を挟んで直交するように配置される。コモン電極配線とセグメント電極配線との交差部分がそれぞれ画素となる。各画素において、セグメント電極配線側からコモン電極配線側に電流が流れることにより、その画素の有機薄膜が発光する。

[0028]

有機 E L パネル 4 を駆動する駆動装置は、メモリ部を有するコントローラ(以下、単にコントローラと記す。) 1 と、コモン電極ドライバ部(コモン電極ドライバ) 2 と、セグメント電極ドライバ部(セグメント電極ドライバ) 3 と、電源回路(スイッチングレギュレータ) 5 とを備える。有機 E L パネル 4 を駆動する駆動装置に、外部 M P U 6 が含まれていてもよい。コントローラ 1 が有しているメモリ部(図示略。)は、表示される画像の画像データを記憶している。コントローラ(制御手段) 1 は、コモン電極ドライバ部 2 と、セグメント電極ドライバ部 3 と、電源回路 5 とを制御することにより、有機 E L パネル4 に画像を表示させる。

[0029]

また、コントローラ1には、外部MPU(Micro Processing Unit)6が接続される。外部MPU6は、コントローラ1に対して、コントローラ1内部のレジスタ設定を指示する信号や、メモリ部に記憶させる画像データを送信する。外部MPU6がコントローラ1に送信する信号には、パーシャル駆動あるいは通常駆動への切り替えを指示する信号が含まれる。また、外部MPU6は、コントローラ1に画像データを送信して、コントローラ1内部のメモリ部に記憶される画像データを書き換える。図1では、外部MPU6からコントローラ1に送信する信号およびデータをまとめてI/F信号と表記して示している。

[0030]

コモン電極ドライバ部 2 は、コントローラ 1 に従って、個々のコモン電極配線を一本ずつ選択し、選択行および非選択行のコモン電極配線の電位をそれぞれ設定する。そして、コモン電極ドライバ部 2 は、各コモン電極配線を順次選択しながらコモン電極配線を走査していく。各コモン電極配線の電位を設定するための電圧は、電源回路 5 から供給される。コモン電極ドライバ部 2 は、選択行のコモン電極配線を選択時電位(Vssとする。)に設定する。ここでは、Vssが接地電位(0V)である場合を例にして説明するが、Vssは接地電位でなくてもよい。また、コモン電極ドライバ部 2 は、あるコモン電極配線の選択中、他の各コモン電極配線の非選択時電位(Vcнとする。)に設定する。

[0 0 3 1]

セグメント電極ドライバ部3は、コントローラ1および選択行の表示データに従って、

10

20

30

40

選択期間中、発光させるべき画素が存在する列のセグメント電極配線から、選択行のコモン電極配線に定電流を流す。すなわち、セグメント電極ドライバ部3は、発光させるべき画素が存在する列のセグメント電極配線から、選択されているコモン電極配線上の有機薄膜に定電流を流す。

[0032]

だたし、セグメント電極ドライバ部3は、コントローラ1に従って定電流値を切り替える。コントローラ1は、通常駆動からパーシャル駆動に切り替えると、有機ELパネル4が有する一部のコモン電極配線のみ(例えば、0番目の行から7番目の行までの8本の配線のみ)を順次選択して走査する。このとき、コントローラ1は、1フレーム期間が変化しないように、パーシャル駆動時には通常駆動時よりも選択期間を長くする。さらに、コントローラ1は、選択期間を長くしたことにより、パーシャル駆動時における画素の輝度が高くならないようにするために、パーシャル駆動時における定電流値が通常駆動時よりも低くなるように、定電流値を切り替える。

[0033]

図2は、第1の実施の形態におけるセグメント電極ドライバ部の構成例を示す説明図である。本実施の形態では、セグメント電極ドライバ部3は、セグメント電極配線毎に、定電流回路12と、アナログスイッチ11とを備える。ただし、図2では、一本のセグメント電極配線に対応する一組の定電流回路12およびアナログスイッチ11のみを示している。

[0034]

コントローラ1は、スイッチ制御信号(以下、SW制御信号と記す。)を個々のアナログスイッチ11に出力して、有機EL素子(有機薄膜)13の陽極側を、定電流回路12、あるいは電圧Vssを供給する配線のいずれかに接続させる。具体的には、コントロラ1は、発光させるべき画素が存在する列のセグメント電極配線に対応するアナログスイッチ11に関しては、そのセグメント電極配線と、定電流回路12(図4に示す端子A)とを接続させるようにアナログスイッチ11を設定する。すると、有機EL素子13の陽極側から陰極側に定電流が流れ、有機EL素子13は発光する。また、コントロラ1は、発光させるべき画素が存在しない列のセグメント電極配線に対応するアナログスイッチ11を設定する。このとき、有機EL素子の陽極側の電位はVssとなり、選択されたコモン電極配線の電位と等電位になるので、陽極側から陰極側に電流は流れず、有機EL素子13は発光しない。

[0035]

また、コントローラ 1 は、定電流回路 1 2 がパーシャル駆動時に通常時よりも少ない定電流を流すように、定電流回路 1 2 を制御する。定電流回路 1 2 が通常駆動時に流すべき定電流を通常時定電流と記す。また、定電流回路 1 2 がパーシャル駆動時に流すべき定電流をパーシャル時定電流と記す。パーシャル時定電流の電流値は、通常時定電流の場合よりも小さい。例えば、コントローラ 1 は、通常駆動を行うか、パーシャル駆動を行うかを示す情報を記憶するレジスタを備え、そのレジスタに記憶されている情報に応じて、定電流回路 1 2 からパーシャル時定電流を流すのか、通常時定電流を流すのかを制御してもよい。あるいは、外部 M P U 6 からの指示に応じてパーシャル駆動に切り替えた後には、定電流回路 1 2 を制御してもよい。

[0036]

なお、パーシャル駆動時においても、定電流回路12から有機EL素子13に対して定電流(パーシャル時定電流)を流すことにより、有機EL素子13を発光させる。よって、本実施の形態では、パーシャル駆動であるか通常駆動であるかによらず、有機EL素子13に定電流駆動を行う。

[0037]

50

40

10

20

20

30

40

50

電源回路 5 は、コモン電極ドライバ部 2 に対して、電圧 V_{SS}, V_{CH}を供給する。また、電源回路 5 は、セグメント電極ドライバ部 3 に対しても電圧 V_{SS}を供給する。さらに、電源回路 5 は、セグメント電極ドライバ部 3 に対して、セグメント電極ドライバ部 3 が備える定電流回路を動作させるための電圧(すなわち、定電流回路が定電流を出力可能な電圧) V_C を供給する。本実施の形態では、電源回路 5 がコモン電極ドライバ部 2 に供給する電圧 V_{CH} と、電源回路 5 がセグメント電極ドライバ部 3 に供給する電圧 V_C とが同一であり、同一の電圧出力端から出力される場合を例にして説明する。

[0038]

電源回路 5 は、パーシャル駆動時には、電圧 V c c の電圧値を、通常駆動時よりも低下させる。なお、電源回路 5 に対してパーシャル駆動か通常駆動かを指示する態様として、例えば、外部 M P U 6 が電源回路 5 に、パーシャル駆動か通常駆動かを指示する態様がある。あるいは、コントローラ 1 が外部 M P U 6 からパーシャル駆動か通常駆動かを指示する信号を受信したときに、コントローラ 1 が電源回路 5 にパーシャル駆動か通常駆動かを指示する態様であってもよい。図 1 では、コントローラ 1 が電源回路 5 にパーシャル駆動か通常駆動かを指示する場合を示している。

[0039]

[0040]

図3に示す例では、制御回路23は、VIN,/SHDN,GND,SW,FBの5個の端子を有する。VINは、入力電圧V_{IN}の入力端子である。/SHDNは、シャットダウン制御信号が入力される端子である。シャットダウン機能不使用時には、入力電圧V_{IN}の入力端は、端子VINに接続される。制御回路23がシャットダウン機能を有さない場合には、/SHDNが設けられていなくてもよい。GNDは、V_{SS}の入力端に接続される端子である。SWは、内部FETスイッチ(図示せず。)のドレインとして機能する端子である。FBは、外付け抵抗分圧回路に接続され、帰還入力の入力端となる。インダクタ22は、一端が端子VINに接続され、他端が端子SWに接続される。

[0041]

また、端子SWとインダクタ22との接続点の後段には、ショットキーダイオード24が設けられる。ショットキーダイオード24のアノードは、端子SWとインダクタ22との接続点に接続される。ショットキーダイオード24のカソードは、出力電圧(ここではVcc(=Vcн))の出力端に接続される。

[0042]

また、出力電圧の出力端とショットキーダイオード 2 4 のカソードとの接続点と、端子 F B との間には、第 1 抵抗 2 5 およびフィードフォワードコンデンサ 2 8 が並列に接続されている。第 1 抵抗 2 5 は、電源回路 5 の外部からの S W 制御信号によって抵抗値を切り替え可能な抵抗回路である。フィードフォワードコンデンサ 2 8 は、動作安定化(具体的には発振防止)のためのコンデンサであり、発振を防止するのに十分な容量 C f を有している。

[0043]

また、電源回路 5 は、第 1 抵抗 2 5 と直列に接続される第 2 抵抗 2 6 を備える。第 2 抵抗 2 6 の一端は、第 1 抵抗 2 5 およびフィードフォワードコンデンサ 2 8 と端子 F B との接続点を介して、第 1 抵抗 2 5 に接続される。また、第 2 抵抗 2 6 の他端は、端子 G N D およびコンデンサ 2 1 と電圧 V $_{S}$ の入力端に接続される。

[0044]

また、電源回路5は、出力電圧安定化のためのコンデンサ27を備える。コンデンサ27の一方の電極は、フィードフォワードコンデンサ28の電極(端子FBに接続されていない方の電極)に接続される。また、コンデンサ27のもう一方の電極は、第2抵抗26の端部(端子FBに接続されていない方の端部)に接続される。コンデンサ27は、出力電圧を十分に安定化可能な容量C2を有している。

[0 0 4 5]

制御回路23は、端子FBにおける電圧をセンス(検出)し、端子FBにおける電圧が内部の基準電圧を下回れば、端子SWが動作し、V。。を上昇させる。その結果、端子FBにおける電圧が上昇し、端子SWの動作を停止させる。この繰り返しにより、V。。を一定範囲内に保つ。また、出力電圧V。。は、第1抵抗25および第2抵抗26の抵抗値と、上述の基準電圧とによって決まる。具体的には、第1抵抗25の抵抗値をR $_1$ 、第2抵抗26の抵抗値をR $_2$ (いずれも単位はk)とする。)、上述の基準電圧をF $_B$ (単位はVとする。)とすると、出力電圧V。。は、V。。={(R $_1$ + R $_2$)/R $_2$ }・F $_B$ B として決定される。よって、第1抵抗25の抵抗値が小さな抵抗値に切り替えられた場合、出力電圧V。。は低下し、第1抵抗25の抵抗値が大きな抵抗値に切り替えられた場合、出力電圧V。。は上昇する。

[0046]

図4は、第1抵抗25の構成例を示す説明図である。第1抵抗は、図4に示すように抵抗値の異なる二種類の抵抗251および抵抗252を備える。ここでは、抵抗251の抵抗値が、抵抗252の抵抗値よりも大きいものとする。さらに、第1抵抗25は、アナログスイッチ253は第2抵抗26に接続され、二種類の抵抗251,252それぞれの一端は出力電圧の出力端に接続される。そして、アナログスイッチ253は、外部(例えば、外部MPU6あるいはコントローラ1)から入力されるSW制御信号に応じて、抵抗251,252のいずれか一方を第2抵抗26に接続させる。この結果、外部から入力されるSW制御信号に応じて、第1抵抗25の抵抗値が変化する。

[0047]

パーシャル駆動時に、コントローラ 1 (外部 M P U 6 でもよい。)は、抵抗値の小さい方の抵抗 2 5 2 と第 2 抵抗 2 6 との接続を指示する S W 制御信号をアナログスイッチ 2 5 3 に入力する。アナログスイッチ 2 5 3 は、外部から、この S W 制御信号が入力された場合には、抵抗値の小さい方の抵抗 2 5 2 と第 2 抵抗 2 6 とを接続し、第 1 抵抗 2 5 の抵抗値を小さく設定する。すると、出力電圧の電圧値は低下する。すなわち、電源回路 5 は、出力電圧 V $_{\rm c}$ $_{\rm c}$ (= V $_{\rm C}$ $_{\rm H}$) を低下させる。

[0048]

また、通常駆動時に、コントローラ 1 (外部 M P U 6 でもよい。)は、抵抗値の大きい方の抵抗 2 5 1 と第 2 抵抗 2 6 との接続を指示する S W 制御信号をアナログスイッチ 2 5 3 に入力する。アナログスイッチ 2 5 3 は、外部から、この S W 制御信号が入力された場合には、抵抗値の大きい方の抵抗 2 5 1 と第 2 抵抗 2 6 とを接続し、第 1 抵抗 2 5 の抵抗値を大きく設定する。すると、出力電圧の電圧値は上昇する。すなわち、電源回路 5 は、出力電圧 V $_{\rm c}$ $_{\rm c}$ (= V $_{\rm c}$ $_{\rm H}$)を上昇させる。

[0049]

このように、電源回路 5 は、通常駆動時に出力電圧 V _{с с} (= V _{с н})を上昇させ、パーシャル駆動時に出力電圧 V _{с с} (= V _{с н})を低下させる。

[0050]

ただし、通常駆動時に出力される電圧V。。は、少なくとも通常駆動時に定電流回路に通常時定電流を出力させることが可能な電圧として定められ、パーシャル駆動時に出力される電圧V。。も、少なくともパーシャル駆動時に定電流回路にパーシャル時定電流を出力させることが可能な電圧として定められる。

[0051]

50

40

10

20

20

30

40

50

図 5 は、本実施の形態において通常駆動からパーシャル駆動に切り替えたときの電圧 V c c および O L E D 駆動電圧の変化を示す説明図である。既に説明したように、定電流回路 1 2 (図 2 参照。)が通常駆動時に流す通常時定電流の電流値よりも、定電流回路 1 2 がパーシャル駆動時に流すパーシャル時定電流の電流値の方が小さい。従って、図 5 に示すように、パーシャル駆動に切り替えると O L E D 駆動電圧は低下する。また、通常駆動からパーシャル駆動に切り替えたときには、第 1 抵抗 2 5 (図 3 参照。)の抵抗値を減少させるので、電圧 V c c も低下する。

[0052]

図6は、本実施の形態において、通常駆動からパーシャル駆動に切り替えたときの、コモン電極配線の電位およびセグメント電極配線の電位を表す駆動波形の変化の例を示す説明図である。本例では、通常駆動時に、全てのコモン電極配線(64本とする。)を順次走査するものとする。そして、パーシャル駆動時の表示領域には8本のコモン電極配線が配置され、パーシャル駆動時には、その8本のコモン電極配線を順次走査するものとする。また、図6に示す例では、通常駆動で駆動を開始するものとする。従って、電源回路5がコモン電極ドライバ部2に出力する電圧Vch、電源回路5がセグメント電極ドライバ部3に出力する電圧Vch、電源回路5がセグメント電極ドライバ部3に出力する電圧Vcっは、まだ低下していないものとする。また、発光させるべき画素が存在する列のセグメント電極配線に対応する定電流回路は、通常時定電流を流し、OLED駆動電圧も、まだ低下していないものとする。

[0053]

また、図6では、LPがハイレベルとなっている間、コモン電極ドライバ部2が各コモン電極配線の電位をVssに設定し、セグメント電極ドライバ部3も各セグメント電極配線の電位をVssに設定する場合を例に示している。このような駆動をリセット駆動と呼ぶ。このように、選択期間と選択期間の間で各コモン電極配線および各セグメント電極配線を等電位とすることで、有機EL素子に逆バイアスに蓄積された電荷を放電することができ、発光開始時に充電すべき電荷量を少なくすることができる。

[0054]

図6において、COM $_0$ 、СОМ $_n$ は、それぞれ0番目、n番目のコモン電極配線の電位を示している。ただし、n番目のコモン電極配線は、パーシャル駆動時の表示領域に配置されたコモン電極配線であるものとする。また、SEG $_n$ は、複数のセグメント電極配線のうちの任意の一つの電位を示している。

[0055]

コントローラ 1 は、 1 フレームの開始を示す F L M と、選択するコモン電極配線の切り替えを指示する L P とをコモン電極ドライバ部 2 に出力する。コモン電極ドライバ部 2 は、 F L M がハイレベルになると、 L P に応じて第 1 行から各コモン電極配線を順次選択していく。また、コントローラ 1 は、 L P を出力するときには、セグメント電極ドライバ部 2 に対しても L P を出力する。

[0056]

[0057]

コントローラ1が次のLPを出力して、次のコモン選択配線が選択される場合の動作も

同様である。

[0058]

そして、外部MPU6がコントローラ1に対して、パーシャル駆動への切り替えを指示する信号を出力したとする。このとき、コントローラ1(あるいは、外部MPU6でもよい。)が、抵抗252と第2抵抗26との接続を指示するSW制御信号をアナログスイッチ253(図4参照。)に入力する。その結果、電源回路5は、出力電圧V。。(=Vェー)を低下させる。また、コントローラ1は、LPの出力間隔を長くする(すなわち、一本のコモン電極配線の選択期間を長くする)とともに、セグメント電極ドライバ部3に対して、定電流回路が出力する定電流を通常時定電流からパーシャル時定電流に切り替えるように制御する。

[0059]

また、パーシャル駆動への切り替えが外部 MPU 6 から指示されると、コントローラ 1 は、パーシャル駆動時の表示領域に配置されたコモン電極配線を走査するようにコモン電極ドライバ部 2 を制御する。そして、コモン電極ドライバ部 2 は、LPが入力される毎に、パーシャル駆動時の表示領域に配置されたコモン電極配線を切り替える。コモン電極ドライバ部 2 は、選択したコモン電極配線の電位を V_S_S に設定し、他のコモン電極配線の電位を V_{S_H} に設定する。ただし、 V_{S_H} は、通常駆動時に比べ低下している。

[0060]

このとき、セグメント電極ドライバ部3は、発光させるべき画素が存在する列のセグメント電極配線に対応する定電流回路からパーシャル時定電流を流す。具体的には、アナログスイッチ11(図2参照。)が、発光させるべき画素が存在する列のセグメント電極配線と、定電流回路12(図2参照。)とを接続させ、定電流回路12が有機EL素子13を介して、選択されたコモン電極配線にパーシャル時定電流を流す。この結果、そのセグメント電極配線の電位(OLED駆動電圧)は選択行の電位Vssよりも高くなっている。ただし、パーシャル時定電流の電流値は、通常時定電流より低いので、OLED駆動電圧も低下する。なお、セグメント電極ドライバ部3は、発光させるべき画素が存在しない列のセグメント電極配線については、電圧Vssを供給する配線(図2に示す端子B)と接続させ、その画素(有機EL素子)に電流が流れないようにする。

[0061]

従って、通常駆動からパーシャル駆動に切り替えたとき、電源回路5が出力する電圧V。(定電流回路を動作させるための電圧)と、OLED駆動電圧とがともに低下する。すなわち、電圧V。。とOLED駆動電圧との差が広がらないように、電圧V。。を低下させている。よって、パーシャル駆動時に画像を表示する領域のコモン電極配線を走査しているときの消費電力を低下させることができる。

[0062]

なお、上記の例では、図3に示すように、電圧 V_c 。と電圧 V_{CH} の出力端が同一であり、 V_{CC} = V_{CH} となる場合を示した。電源回路5において、電圧 V_{CH} の出力端とが異なっていてもよい。また、電圧 V_{CH} とず等しくなくてもよい。

[0063]

[実施の形態2]次に、本発明の第2の実施の形態について説明する。第2の実施の形態の駆動装置は、第1の実施の形態の駆動装置と同様のブロック図(図1参照。)で示されるので、図1を参照して説明する。

[0064]

第2の実施の形態では、電源回路5の構成および動作は、第1の実施の形態と同様である。そして、電源回路5が外部(外部MPU6またはコントローラ1)からSW制御信号により、第1抵抗25(図3,図4参照)の抵抗値を切り替えて出力電圧V。。を変化させる点についても、第1の実施の形態と同様である。ただし、本実施の形態における電圧V。は、セグメント電極ドライバ部3が備える定電流回路を動作させるための電圧として、あるいは、セグメント電極に印加させるための電圧として、電源回路5がセグメント

10

20

30

50

20

30

50

(12)

電極ドライバ部 3 に供給する電圧を表すものとする。具体的には、通常駆動時における電源回路 5 の出力電圧 V c c は、通常駆動時に定電流回路に通常時定電流を出力させることが可能な電圧である。また、パーシャル駆動時における電源回路 5 の出力電圧 V c c は、セグメント電極への印加電圧として用いられる。

[0065]

また、コントローラ 1 に従うコモン電極ドライバ部 2 の動作も、第 1 の実施の形態と同様である。

[0066]

第2の実施の形態では、セグメント電極ドライバ部3は、通常駆動時では、第1の実施の形態と同様に動作する。すなわち、通常駆動時において、セグメント電極ドライバ部3は、コントローラ1および選択行の表示データに従って、選択期間中、発光させるべき画素が存在する列のセグメント電極配線から選択行のコモン電極配線に定電流を流す。また、発光させるべき画素が存在しない列のセグメント電極配線については、電圧V_{SS}を供給する配線に接続し、有機EL素子に定電流が流れないようにする。

[0067]

ただし、パーシャル駆動時では、セグメント電極ドライバ部3は、以下のように動作する。セグメント電極ドライバ部3は、コントローラ1および選択行の表示データに従って、選択期間中、発光させるべき画素が存在する列のセグメント電極配線を、定電流回路を介さずに、電圧Vccを供給する配線に接続する。すると、そのセグメント電極配線と選択行のコモン電極配線との間の有機EL素子にはVcc・Vssの定電圧が印加され、陽極側から陰極側に電流が流れる。なお、パーシャル駆動時において、電圧Vccは通常駆動時よりも低下するので、パーシャル駆動時に有機EL素子を流れる電流は、通常駆動時に流れる定電流よりも少ない。また、発光させるべき画素が存在しない列のセグメント電極配線については、電圧Vssを供給する配線に接続し、有機EL素子に定電流が流れないようにする。この点については、通常駆動時と同様である。

[0068]

図7は、第2の実施の形態におけるセグメント電極ドライバ部の構成例を示す説明図である。第1の実施の形態における構成部と同様の構成部については図2と同様の符号を付して説明する。本実施の形態では、セグメント電極ドライバ部3は、セグメント電極配線毎に、定電流回路12と、アナログスイッチ17とを備える。ただし、図7では、一本のセグメント電極配線に対応する一組の定電流回路12およびアナログスイッチ17のみを示している。

[0069]

コントローラ1は、SW制御信号(スイッチ制御信号)を個々のアナログスイッチ17に出力して、有機EL素子13の陽極側を、定電流回路12、電圧Vccを供給する配線、あるいは電圧Vccを供給する配線のいずれかに接続させる。

[0070]

以下、まず、通常駆動時の動作を具体的に説明する。通常駆動時、コントローラ1は、発光させるべき画素が存在する列のセグメント電極配線に対応するアナログスイッチ17に関しては、そのセグメント電極配線と、定電流回路12(図7に示す端子A)とを接続させるようにアナログスイッチ17を設定する。すると、有機EL素子の陽極側から陰極側に定電流が流れ、有機EL素子13は発光する。また、コントローラ1は、発光させるべき画素が存在しない列のセグメント電極配線に対応するアナログスイッチ17に関しては、そのセグメント電極配線と、電圧Vssを供給する配線(図7に示す端子B)とを接続させるようにアナログスイッチ17を設定する。すると、有機EL素子の陽極側が、選択されたコモン電極配線の電位と等電位になり、有機EL素子13は発光しない。

[0071]

このように、通常駆動時では、駆動装置は有機EL素子に対して定電流駆動を行う。

[0072]

次に、パーシャル駆動時の動作を具体的に説明する。パーシャル駆動時、コントローラ

20

30

40

50

1 は、発光させるべき画素が存在する列のセグメント電極配線に対応するアナログスイッチ17に関しては、そのセグメント電極配線と、電圧Vccを供給する配線(図7に示す端子C)とを接続させるようにアナログスイッチを設定する。すると、有機EL素子には定電圧(Vcc‐Vss)が印加され、電流が流れ、有機EL素子は発光する。このとき、定電流回路から有機EL素子に定電流が流されているわけではないので、定電流駆動ではなく定電圧駆動となる。また、コントローラ1は、発光させるべき画素が存在しない列のセグメント電極配線に対応するアナログスイッチ17に関しては、そのセグメント電極配線と、電圧Vssを供給する配線(図7に示す端子B)とを接続させるようにアナログスイッチ17を設定する。この動作は、通常駆動時と同様である。このように、パーシャル駆動時においては、定電流回路12は用いられない。

[0073]

図8は、本実施の形態において通常駆動からパーシャル駆動に切り替えたときの電圧V。。の変化を示す説明図である。通常駆動時における電源回路5の出力電圧V。。およびOLED駆動電圧は、図5に示す場合と同様である。通常駆動からパーシャル駆動に切り替えられると、電源回路5の第1抵抗25(図3参照。)は、外部からのSW制御信号により抵抗値が小さくなるように切り替えられ、その結果、出力電圧V。。は低下する。また、パーシャル駆動に切り替えられたときには、セグメント電極ドライバ部3が備えるアナログスイッチ(図7参照。)のうち、発光させるべき画素が存在する列のセグメント電極配線に対応するアナログスイッチは、そのセグメント電極配線と、電圧V。。を供給する配線(図7に示す端子C)とを接続させる。従って、発光させるべき画素が存在する列のセグメント電極配線の電位はV。。となる。すなわち、電源回路の出力電圧V。。の値と、セグメント電極配線の電位とは等しくなる。

[0074]

図9は、本実施の形態において、通常起動からパーシャル駆動に切り替えたときの、コモン電極配線の電位およびセグメント電極配線の電位を表す駆動波形の変化の例を示す説明図である。本例では、図6で示した場合と同様に、通常駆動時には64本のコモン電極配線を順次走査するものとする。また、図6で示した場合と同様に、通常駆動で駆動を開始するものとする。従って、電源回路5がコモン電極ドライバ部2に出力する電圧V_{СH}、電源回路5がセグメント電極ドライバ部3に出力する電圧V_Cは、まだ低下していないものとする。また、発光させるべき画素が存在する列のセグメント電極配線に対応する定電流回路は、定電流を出力しているものとする。さらに、図6に示す場合と同様に、リセット駆動を行うものとする

[0075]

図9において、СОМ $_0$ 、СОМ $_n$ は、それぞれ0番目、n番目のコモン電極配線の電位を示している。ただし、n番目のコモン電極配線は、パーシャル駆動時の表示領域に配置されたコモン電極配線であるものとする。また、SEG $_n$ は、複数のセグメント電極配線のうちの任意の一つの電位を示している。

[0 0 7 6 **]**

通常駆動時における駆動波形は、図 6 に示す場合と同様であるので、説明を省略する。 【 0 0 7 7 】

通常駆動を行っているときに、外部MPU6がコントローラ1に対して、パーシャル駆動への切り替えを指示する信号を出力したとする。このとき、コントローラ1(あるいは、外部MPU6でもよい。)が、抵抗252と第2抵抗26との接続を指示するSW制御信号をアナログスイッチ253(図4参照。)に入力する。その結果、電源回路5は、出力電圧V。。(=V。+)を低下させる。また、コントローラ1は、LPの出力間隔を長くする(すなわち、一本のコモン電極配線の選択期間を長くする)。

[0078]

また、パーシャル駆動への切り替えが外部 M P U 6 から指示されると、コントローラ 1 は、パーシャル駆動時の表示領域に配置されたコモン電極配線を走査するようにコモン電

極ドライバ部 2 を制御する。そして、コモン電極ドライバ部 2 は、LPが入力される毎に、パーシャル駆動時の表示領域に配置されたコモン電極配線を切り替える。コモン電極ドライバ部 2 は、選択したコモン電極配線の電位を V_S_S に設定し、他のコモン電極配線の電位を V_{C_H} に設定する。ただし、 V_{C_H} は、通常駆動時に比べ低下している。

[0079]

このとき、セグメント電極ドライバ部3は、発光させるべき画素が存在する列のセグメント電極の電位をV。。に設定する。具体的には、アナログスイッチ17(図7参照。)が、発光させるべき画素が存在する列のセグメント電極配線と、電圧V。。を供給する配線(図7に示す端子C)とを接続させる。すると、そのセグメント電極配線と、選択されたコモン電極配線との間の有機EL素子13(図7参照。)に定電圧が印加され、その有機EL素子13に電流が流される。なお、セグメント電極ドライバ部3は、発光させるべき画素が存在しない列のセグメント電極配線については、電圧Vssを供給する配線(図7に示す端子B)と接続させ、その画素(有機EL素子)に電流が流れないようにする。

[0800]

従って、本実施の形態では、パーシャル駆動時に、電源回路の出力電圧V。。を低下させ、発光させるべき画素が存在する列のセグメント電極配線に、電圧V。。を供給する配線を接続させる。従って、パーシャル駆動時に電圧V。。とOLED駆動電圧との差が広がるという従来生じていた現象(図12参照。)は生じない。その結果、パーシャル駆動時に画像を表示する領域のコモン電極配線を走査しているときの消費電力を低下させることができる。

[0081]

また、本実施の形態におけるパーシャル駆動では、発光させる有機 E L 素子に対して定電流回路から定電流を流すのではなく、発光させる有機 E L 素子に定電圧を印加する。このように、有機 E L 素子に定電圧を印加して電流を流すときには、図13を用いて説明したように輝度傾斜が発生する。しかし、輝度傾斜は、走査するコモン電極配線数が少ない場合(例えば、走査するコモン電極配線数が16本以下の場合)では目立たないので問題は生じない。よって、パーシャル駆動時に走査するコモン電極配線の数は16本以下とすることが好ましい。また、本実施の形態における通常駆動では、発光させる有機 E L 素子に対して定電流回路から定電流を流すので、輝度傾斜の問題は生じない。

[0082]

また、本実施の形態においても、第1の実施の形態で説明したように、電圧 V_{c} ,の出力端と、電圧 V_{c} ,の出力端とが異なっていてもよい。また、電圧 V_{c} ,と電圧 V_{c} нとが等しくなくてもよい。

【実施例1】

[0083]

128本のセグメント電極配線と、64本のコモン電極配線とを有し、ドットサイズが0.3 mm×0.3 mmである有機 ELパネルを、第1の実施の形態の駆動装置で駆動した。点灯時の有機 EL素子の輝度は、100cd/m²とした。また、通常駆動時に電源回路5からセグメント電極ドライバ部3に出力する電圧Vccを16Vに設定した。そして、通常駆動(デューティ比は1/64)でコモン電極配線を順次選択し、128×64個の画素全てをオン(点灯)とした。このとき、電源電流は18mAであった。また、0LED駆動電圧は13Vであった。

[0084]

また、パーシャル駆動時に走査するコモン電極配線の本数は8本とし、デューティ比1/8でパーシャル駆動を行った。点灯時の有機EL素子の輝度は、100cd/m²とした。また、パーシャル駆動時に電源回路5からセグメント電極ドライバ部3に出力する電圧Vccを11Vに設定した。走査の対象となる8本のコモン電極配線が配置された領域(パーシャル駆動時の表示領域)全体をオンとしたときの電源電流は2.3mAであった。また、OLED駆動電圧は8.5Vであった。

[0085]

50

20

30

本実施例でのパーシャル駆動時の消費電力は、11V×2.3mA=25.3mWとなる。

【実施例2】

[0086]

実施例1と同一の有機ELパネルに対して第2の実施の形態の駆動装置で駆動を行った。通常駆動は、実施例1と同様に行った。また、デューティ比1/8でパーシャル駆動を行った。点灯時の有機EL素子の輝度は、100cd/m²とした。また、パーシャル駆動時に電源回路5からセグメント電極ドライバ部3に出力する電圧V。。を8.5Vに設定し、発光させるべき有機EL素子には定電流回路を用いず、定電圧を印加するようにして駆動した。走査の対象となる8本のコモン電極配線が配置された領域(パーシャル駆動時の表示領域)全体をオンとしたときの電源電流は2.2mAであった。

[0087]

本実施例でのパーシャル駆動時の消費電力は、8 . 5 V × 2 . 2 m A = 1 8 . 7 m W となる。

[0088]

[比較例]従来の駆動方法(図11に例示する駆動波形となるような駆動方法)で、実施例1と同一の有機ELパネルを駆動した。通常駆動は、実施例1と同様に行った。また、パーシャル駆動に切り替えたときでも電源回路5が出力する電圧V。。を16Vのまま変化させなかった。そして、パーシャル駆動時には、デューティ比1/8とし、点灯時の有機EL素子の輝度が100cd/m²となるようにしてパーシャル駆動を行った。このとき、発光させる有機EL素子には定電流回路から定電流を流すようにした。走査の対象となる8本のコモン電極配線が配置された領域(パーシャル駆動時の表示領域)全体をオンとしたときの電源電流は2.3mAであった。

[0089]

この場合、パーシャル駆動時の消費電力は、16V×2.3mA=36.8mWとなる

[0090]

第1の実施の形態の駆動装置を用いた実施例1における消費電力は、25.3mWであり、上記の比較例で示した消費電力(35.8mW)に比べ、消費電力が約31%低減されている。

[0091]

また、第2の実施の形態の駆動装置を用いた実施例2における消費電力は、18.7mWであり、上記の比較例で示した消費電力(35.8mW)に比べ、消費電力が約49.2%低減されている。

【産業上の利用可能性】

[0092]

本発明は、有機ELディスプレイ装置の駆動に適用可能であり、特にパーシャル駆動を採用する有機ELディスプレイ装置の駆動に適用可能である。

【図面の簡単な説明】

[0093]

【図1】本発明の第1の実施の形態の有機 EL表示装置の駆動装置の例を示すブロック図

- 【図2】第1の実施の形態におけるセグメント電極ドライバ部の構成例を示す説明図。
- 【図3】電源回路5における電圧V。。の出力に関わる構成部の例を示す説明図。
- 【図4】第1抵抗の構成例を示す説明図。
- 【図 5 】第 1 の実施の形態において通常駆動からパーシャル駆動に切り替えたときの電圧 V。。およびOLED駆動電圧の変化を示す説明図。
- 【図 6 】コモン電極配線の電位およびセグメント電極配線の電位を表す駆動波形の変化の例を示す説明図。
- 【図7】第2の実施の形態におけるセグメント電極ドライバ部の構成例を示す説明図。

20

30

40

【図8】第2の実施の形態において通常駆動からパーシャル駆動に切り替えたときの電圧 V。。の変化を示す説明図。

【図9】コモン電極配線の電位およびセグメント電極配線の電位を表す駆動波形の変化の例を示す説明図。

【図10】通常駆動時およびパーシャル駆動時の表示例を示す説明図。

【図11】コモン電極配線の電位およびセグメント電極配線の電位を表す駆動波形の変化の例を示す説明図。

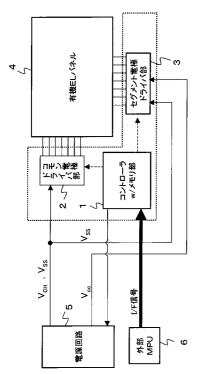
- 【図12】OLED駆動電圧の低下を示した説明図。
- 【図13】輝度傾斜の原因を示す説明図。

【符号の説明】

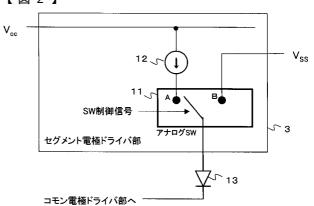
[0094]

- 1 コントローラ
- 2 コモン電極ドライバ部
- 3 セグメント電極ドライバ部
- 4 有機 E L パネル
- 5 電源回路
- 6 外部 M P U
- 2 5 第 1 抵 抗
- 251,252 抵抗
- 253 アナログスイッチ

【図1】

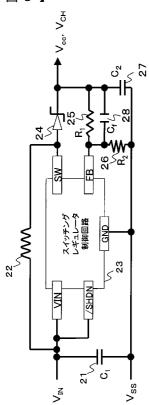


【図2】

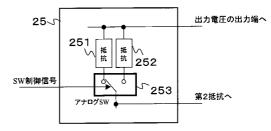


10

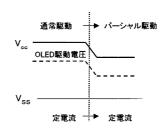
【図3】



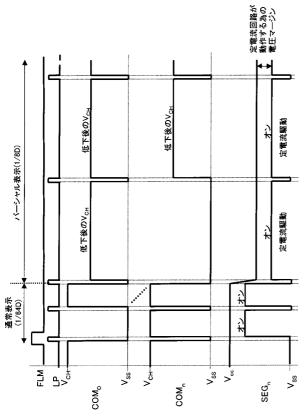
【図4】



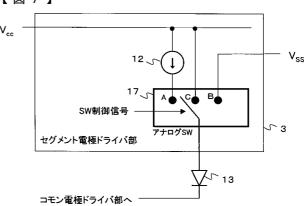
【図5】



【図6】

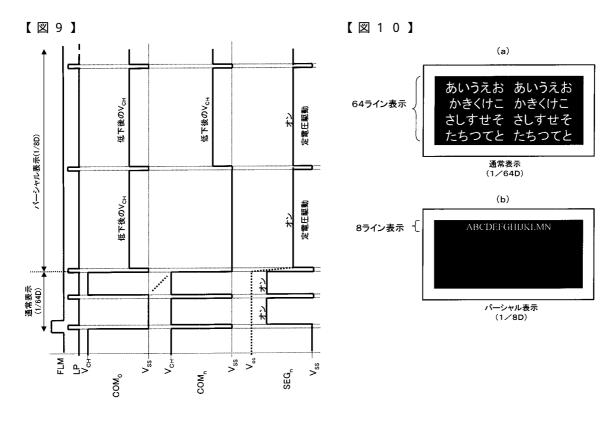


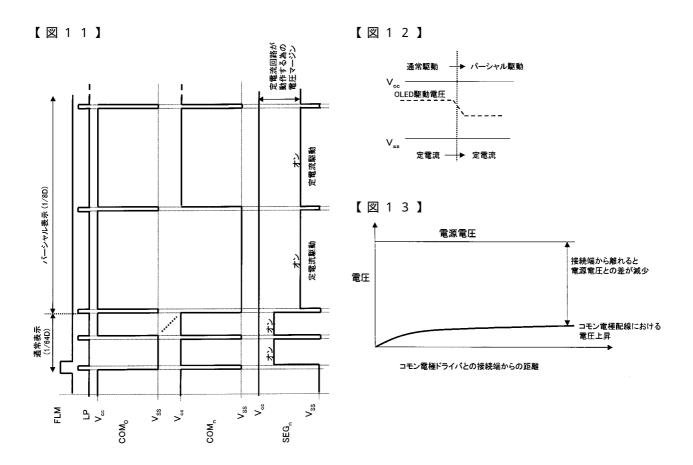
【図7】



【図8】







フロントページの続き

 (51) Int.CI.
 F I
 テーマコード (参考)

G 0 9 G 3/20 6 1 2 E H 0 5 B 33/14 A



H05B33/14.A G09G3/3216 G09G3/3266 G09G3/3275 F-TERM分类号 3K107/AA01 3K107/BB01 3K107/CC14 3K107/EE02 5C080/AA06 5C080/BB05 5C080/DD03 5C080/DD26 5C080/EE29 5C080/FF03 5C080/FF12 5C080/JJ01 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C /AA01 5C380/AB05 5C380/BA01 5C380/BA02 5C380/BA03 5C380/BA19 5C380/BA20 5C380/BB02 5C380/BC04 5C380/BC18 5C380/CA08 5C380/CA30 5C380/CA53 5C380/CA54 5C380/CB01 5C380/CB08 5C380/CB31 5C380/CE03 5C380/CE07 5C380/CE08 5C380/CE19 5C380/CF21 5C380/CF02 5C380/CF06 5C380/CF41 5C380/CF43 5C380/CF45 5C380/CF46 5C380/CF51 5C380/CF57 5C380/CF57 5C380/CF46 5C380/CF51 5C380/CF57 5C380/CF57 5C380/CF46 5C380/CF51 5C380/CF57	专利名称(译)	用于有机FL显示装置的驱动装置						
申请(专利权)人(译) 光王公司 [标]发明人 中澤聡 IPC分类号 G09G3/30 G09G3/20 H01L51/50 F1分类号 G09G3/30.J G09G3/20.611.A G09G3/20.641.D G09G3/20.623.R G09G3/20.621.D G09G3/20.612.E H05B33/14.A G09G3/3216 G09G3/3266 G09G3/3275 F-TERM分类号 3K107/AA01 3K107/BB01 3K107/CC14 3K107/EE02 5C080/AA06 5C080/BB05 5C080/DD03 5C080/DD26 5C080/EE29 5C080/FF03 5C080/FF12 5C080/JJ01 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C /AA01 5C380/AB05 5C380/BA01 5C380/BA02 5C380/BA03 5C380/BA03 5C380/BA02 5C380/BA02 5C380/BA03 5C380/CA54 5C380/CB01 5C380/CB05 5C380/	公开(公告)号	<u>JP2007094319A</u>	公开(公告)日	2007-04-12				
下子 下子 下子 下子 下子 下子 下子 下子	申请号	JP2005286896	申请日	2005-09-30				
世澤 聡 IPC分类号 G09G3/30 G09G3/20 H01L51/50 FI分类号 G09G3/30.J G09G3/20.611.A G09G3/20.641.D G09G3/20.623.R G09G3/20.621.D G09G3/20.612.E H05B33/14.A G09G3/3216 G09G3/3266 G09G3/3275 F-TERM分类号 3K107/AA01 3K107/BB01 3K107/CC14 3K107/EE02 5C080/AA06 5C080/BB05 5C080/DD03 5C080/DD26 5C080/EE29 5C080/FF03 5C080/FF12 5C080/JJ01 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C /AA01 5C380/AB05 5C380/BA01 5C380/BA02 5C380/BA03 5C380/BA19 5C380/BA20 5C380/BB02 5C380/BC04 5C380/BC18 5C380/CA08 5C380/CA53 5C380/CA54 5C380/CA54 5C380/CB08 5C380/CF14 5C380/CE07 5C380/CF08 5C380/CF15 5C380/CF02 5C380/CF41 5C380/CF41 5C380/CF45 5C380/CF45 5C380/CF46 5C380/CF57 5C380 /CF62 5C380/DA01 5C380/DA02 5C380/DA06 5C380/DA19 5C380/DA24 5C380/DA47 5C380/DA58 5C380/DA02 5C380/HA02 5C380/HA04 5C380/DA47 5C380/DA58 5C380/DA58 5C380/HA02 5C380/HA05 代理人(译) 岩冬树	申请(专利权)人(译)	光王公司						
FDC分类号 G09G3/30 G09G3/20 H01L51/50 G09G3/20.641.D G09G3/20.623.R G09G3/20.621.D G09G3/20.612.E H05B33/14.A G09G3/3216 G09G3/3266 G09G3/3275 F-TERM分类号 3K107/AA01 3K107/BB01 3K107/CC14 3K107/EE02 5C080/AA06 5C080/BB05 5C080/DD03 5C080/DD26 5C080/EE29 5C080/FF03 5C080/FF12 5C080/JJ01 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C /AA01 5C380/AB05 5C380/BA01 5C380/BA02 5C380/BA03 5C380/BA19 5C380/BA20 5C380/BB02 5C380/BC04 5C380/BC18 5C380/CA08 5C380/CA30 5C380/CA53 5C380/CE19 5C380/CE01 5C380/CF02 5C380/CF06 5C380/CF41 5C380/CF43 5C380/CF45 5C380/CF46 5C380/CF57 5C380/CF02 5C380/DA01 5C380/DA02 5C380/DA04 5C380/DA04 5C380/DA04 5C380/DA04 5C380/DA05 5C380/DA05 5C380/DA04 5C380/DA05 5C380/DA06 5C380/DA04 5C380/DA05 5C380/DA05 5C380/DA05 5C380/DA05 5C380/DA05 5C380/DA05 5C380/DA05 5C380/DA06 5C380/DA06 5C380/DA06 5C380/DA05 5C	[标]发明人	中澤聡						
FI分类号 G09G3/30.J G09G3/20.611.A G09G3/20.641.D G09G3/20.623.R G09G3/20.621.D G09G3/20.612.E H05B33/14.A G09G3/3216 G09G3/3266 G09G3/3275 F-TERM分类号 3K107/AA01 3K107/BB01 3K107/CC14 3K107/EE02 5C080/AA06 5C080/BB05 5C080/DD03 5C080/DD26 5C080/EE29 5C080/FF03 5C080/FF12 5C080/JJ01 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C /AA01 5C380/AB05 5C380/BA01 5C380/BA02 5C380/BA03 5C380/BA19 5C380/BA20 5C380/BB02 5C380/BC04 5C380/BC18 5C380/CA08 5C380/CA30 5C380/CA53 5C380/CA54 5C380/CB01 5C380 /CB08 5C380/CB31 5C380/CE03 5C380/CE07 5C380/CE08 5C380/CF19 5C380/CF02 5C380/CF06 5C380/CF41 5C380/CF43 5C380/CF45 5C380/CF46 5C380/CF51 5C380/CF57 5C380 /CF62 5C380/DA01 5C380/DA02 5C380/DA06 5C380/DA19 5C380/DA24 5C380/DA32 5C380/DA41 5C380/DA47 5C380/DA58 5C380/HA02 5C380/HA04 5C380/HA05 代理人(译) 岩冬树	发明人	中澤 聡						
H05B33/14.A G09G3/3216 G09G3/3266 G09G3/3275 F-TERM分类号 3K107/AA01 3K107/BB01 3K107/CC14 3K107/EE02 5C080/AA06 5C080/BB05 5C080/DD03 5C080/DD26 5C080/EE29 5C080/FF03 5C080/FF12 5C080/JJ01 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C /AA01 5C380/AB05 5C380/BA01 5C380/BA02 5C380/BA03 5C380/BA19 5C380/BA20 5C380/BB02 5C380/BC04 5C380/BC18 5C380/CA08 5C380/CA30 5C380/CA53 5C380/CA54 5C380/CB01 5C380/CB08 5C380/CB03 5C380/CE07 5C380/CE08 5C380/CE19 5C380/CE21 5C380/CF02 5C380/CF06 5C380/CF41 5C380/CF43 5C380/CF45 5C380/CF46 5C380/CF51 5C380/CF57 5C380/CF62 5C380/DA01 5C380/DA02 5C380/DA06 5C380/DA19 5C380/DA24 5C380/DA32 5C380/DA47 5C380/DA47 5C380/DA58 5C380/HA02 5C380/HA04 5C380/HA05 代理人(译) 岩冬树 盐川正人	IPC分类号	G09G3/30 G09G3/20 H01L51/50						
/DD26 5C080/EE29 5C080/FF03 5C080/FF12 5C080/JJ01 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C /AA01 5C380/AB05 5C380/BA01 5C380/BA02 5C380/BA03 5C380/BA19 5C380/BA20 5C380/BB02 5C380/BC04 5C380/BC18 5C380/CA08 5C380/CA30 5C380/CA53 5C380/CA54 5C380/CB01 5C380 /CB08 5C380/CB31 5C380/CE03 5C380/CE07 5C380/CE08 5C380/CE19 5C380/CE21 5C380/CF02 5C380/CF06 5C380/CF41 5C380/CF43 5C380/CF45 5C380/CF46 5C380/CF51 5C380/CF57 5C380 /CF62 5C380/DA01 5C380/DA02 5C380/DA06 5C380/DA19 5C380/DA24 5C380/DA32 5C380/DA41 5C380/DA47 5C380/DA58 5C380/HA02 5C380/HA04 5C380/HA05 代理人(译) 岩冬树	FI分类号	G09G3/30.J G09G3/20.611.A G09G3/20.641.D G09G3/20.623.R G09G3/20.621.D G09G3/20.612.E H05B33/14.A G09G3/3216 G09G3/3266 G09G3/3275						
盐川正人	F-TERM分类号	5C380/BC04 5C380/BC18 5C380/CA08 5C380/CA30 5C380/CA53 5C380/CA54 5C380/CB01 5C380 /CB08 5C380/CB31 5C380/CE03 5C380/CE07 5C380/CE08 5C380/CE19 5C380/CE21 5C380/CF02 5C380/CF06 5C380/CF41 5C380/CF43 5C380/CF45 5C380/CF46 5C380/CF51 5C380/CF57 5C380 /CF62 5C380/DA01 5C380/DA02 5C380/DA06 5C380/DA19 5C380/DA24 5C380/DA32 5C380/DA41						
外部链接 <u>Espacenet</u>	代理人(译)							
	外部链接	Espacenet						

摘要(译)

解决的问题:减少在部分驱动期间扫描显示图像区域中的公共电极布线时的功耗。 分段电极驱动器单元具有与每个分段电极布线相对应的恒定电流电路,并且从其中存在发光像素的分段电极布线向选择的公共电极布线发送恒定电流。 然而,由于部分驱动期间的恒定电流的电流值低于正常驱动期间的恒定电流值,所以OLED驱动电压(施加恒定电流时有机EL元件的阳极的电压)也降低。 将用于使恒定电流电路工作的电压V抄送提供给段电极驱动器单元的电源电路在部分驱动期间降低了输出电压V抄送,并且降低了输出电压V抄送和OLED驱动电压。 尽量不要传播差异。 [选择图]图5

