

(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開2003 - 280590

(P2003 - 280590A)

(43)公開日 平成15年10月2日(2003.10.2)

(51)Int.Cl. ⁷	識別記号	F I	テ-マコ-ト* (参考)
G 0 9 G 3/30		G 0 9 G 3/30	K 3 K 0 0 7
3/20	611	3/20	J 5 C 0 8 0
	612		612 U
	641		641 D
	642		642 A

審査請求 未請求 請求項の数 2 O L (全 5 数) 最終頁に続く

(21)出願番号 特願2002 - 81635(P2002 - 81635)

(22)出願日 平成14年3月22日(2002.3.22)

(71)出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(72)発明者 佐々木 徹

大阪府守口市京阪本通2丁目5番5号 三洋電
機株式会社内

(74)代理人 100086391

弁理士 香山 秀幸

F タ-ム (参考) 3K007 AB02 AB04 AB17 BA06 DB03
GA04

5C080 AA06 BB05 CC03 DD05 EE29

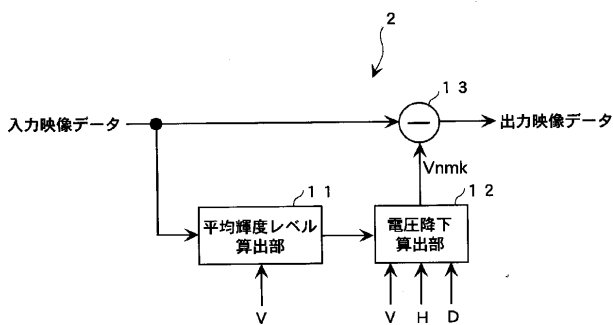
EE30 FF11 HH09 JJ02 JJ05

(54)【発明の名称】 有機 E L ディスプレイ装置

(57)【要約】

【課題】 この発明は、電源供給線による電圧降下によって、輝度低下および輝度ムラが発生するのを防止することができる有機 E L ディスプレイ装置を提供することを目的とする。

【解決手段】 カラー有機 E L ディスプレイを備えた有機 E L ディスプレイ装置において、1 垂直期間毎に入力映像信号の平均輝度を算出する平均輝度算出手段、平均輝度算出手段によって算出された平均輝度に基づいて、カラー有機 E L ディスプレイ内の各画素位置ごとの電源供給線による電源電圧降下を算出する電圧降下算出手段、および電圧降下算出手段によって算出された各画素毎の電源電圧降下に基づいて、電源電圧降下による輝度低下を補完するように入力映像信号を補正する補正手段を備えている。



【特許請求の範囲】

【請求項 1】 カラー有機 E L ディスプレイを備えた有機 E L ディスプレイ装置において、

1 垂直期間毎に入力映像信号の平均輝度を算出する平均輝度算出手段、

平均輝度算出手段によって算出された平均輝度に基づいて、カラー有機 E L ディスプレイ内の各画素位置ごとの電源供給線による電源電圧降下を算出する電圧降下算出手段、および電圧降下算出手段によって算出された各画素毎の電源電圧降下に基づいて、電源電圧降下による輝度低下を補完するように入力映像信号を補正する補正手段を備えていることを特徴とする有機 E L ディスプレイ装置。

【請求項 2】 補正手段は、各画素に対する映像入力信号を、その画素に対して算出された電源電圧降下が大きいほど、その画素の発光輝度が高くなるように、入力映像信号を補正するものであることを特徴とする請求項 1 に記載の有機 E L ディスプレイ装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】この発明は、有機エレクトロルミネッセンス (E L) ディスプレイを備えた有機 E L ディスプレイ装置に関する。

【0002】

【従来の技術】現在、フラットパネルディスプレイの主流である液晶ディスプレイ (L C D) に比べて様々な優位性を持ち、次世代フラットパネルディスプレイとして期待されているものに有機エレクトロルミネッセンス (E L) 素子を用いた有機 E L パネルがある。

【0003】有機 E L 素子の構造は、良く知られているように、ガラス基板上に陽極 (I T O) 上に、ホール輸送層、発光層、電子輸送層および陰極が順次積層された構造である。また、有機 E L ディスプレイは、L C D と同様に、駆動方法によって、パッシブマトリックス型と*

$$V_{n1} = \{240ri \cdot W1(W1-1)/2\} - \{240ri \cdot n(n$$

【0010】上記式 (1) における $\{240ri \cdot W1(W1-1)/2\}$ は、範囲 W1 全体での電源供給線の配線による電圧降下を示し、 $\{240ri \cdot n(n-1)/2\}$ は有機 E L ディスプレイの左端から水平方向に n 画素までの範囲での電源供給線の配線による電圧降下を示している。

【0011】範囲 W3 内における位置であって、有機 E

$$V_{n3} = \{240ri \cdot W3(W3-1)/2\} - \{240ri \cdot n'($$

【0013】上記式 (2) における $\{240ri \cdot W3(W3-1)/2\}$ は、範囲 W3 全体での電源供給線の配線による電圧降下を示し、 $\{240ri \cdot n'(n'-1)/2\}$ は有機 E L ディスプレイの右端から水平方向に n' 画素までの範囲での電源供給線の配線による電圧降下を示している。

【0014】また、W1 と W3 との間の範囲 W2 では、水平方向の電圧降下 V_{n2} は 0 となる。したがって、各水平方向位置であって垂直方向に電源供給源 100 に最

*アクティブマトリックス型とに大別できる。

【0004】パッシブマトリックス型は、陽極と陰極とが交差した部分が発光可能となる単純マトリックスで構成されている。これに対して、アクティブマトリックス型は、各画素にスイッチング用 T F T を配置したものである。

【0005】有機 E L ディスプレイは、自己発光型であるので、バックライトを必要とせず、L C D に比べてディスプレイ全体では低消費電力化が実現できるという優位性を持っている。しかしながら、パッシブマトリックス型であるかアクティブマトリックス型であるかにかかわらず、有機 E L 素子そのものは電流駆動であるため、駆動時において液晶素子に比べて比較的大きな電流量を必要とする。このため、電源供給線による電圧降下によって、電流 (電圧) 供給源より遠くに位置する画素ほど輝度が低下するという問題がある。

【0006】今、水平方向画素数が 320 で、垂直方向画素数が 240 の有機 E L ディスプレイの電源供給線が図 1 に示すように配線されているものとする。

【0007】図 1 において、W1 は有機 E L ディスプレイの左端から水平方向 200 画素の範囲を、W3 は有機 E L ディスプレイの右端から水平方向 100 画素の範囲を、それぞれ示している。W1 の範囲と W3 の範囲の間の水平方向 20 画素の範囲 W2 に対する電源供給線が電源供給源 100 に直接接続されているものとする。

【0008】電源供給線の抵抗は均一であるとする。つまり、1 画素距離間の配線の抵抗を r とする。また、各有機 E L 素子 (画素) で同じ電流量 i が消費されているとすると、範囲 W1 内における位置であって、有機 E L ディスプレイの左端から水平方向に n 画素離れておりかつ垂直方向に電源供給源 100 に最も近い位置 E 点での電圧降下 (水平方向の電圧降下) V_{n1} は、次式 (1) で表される。

【0009】

L ディスプレイの右端から水平方向に n' 画素離れておりかつ垂直方向に電源供給源 100 に最も近い位置での電圧降下 (水平方向の電圧降下) V_{n3} は、次式 (2) で表される。

【0012】

も近い位置での電圧降下は、図 2 に示すようになる。

【0015】水平方向が任意の位置でかつ有機 E L ディスプレイの上端から垂直方向に m 画素離れた F 点での電圧降下 (垂直方向の電圧降下) V_{m1} は、次式 (3) で表される。

【0016】

$$V_m = \{240(240-1)ri/2\} - \{m(m-1)ri/2\} \quad \dots(3)$$

【0017】上記式 (3) における $\{240(240-1)ri/2\}$

は、水平方向が任意の位置での垂直全体での電源供給線の配線による電圧降下を示し、 $\{m(m-1)ri/2\}$ は有機ELディスプレイの上端から垂直方向にm画素までの範囲での電源供給線の配線による電圧降下を示している。

【0018】つまり、任意の水平位置における各垂直方向位置における電源供給線による電圧降下は、図3に示*

$$V_{nm1} = V_{n1} + V_m = \{240ri \cdot W1(W1-1)/2\} - \{240ri \cdot n(n-1)/2\}$$

【0021】また、範囲W3内において、~~画面上端から~~電圧降下 V_{nm3} は、次式(5)で表される。
ら水平方向にn'画素、垂直方向にm画素離れた点での*10 【0022】

$$V_{nm3} = V_{n3} + V_m = \{240ri \cdot W3(W3-1)/2\} - \{240ri \cdot n'(n'-1)/2\}$$

【0023】また、W1とW3との間の範囲W2では、 $\{ri/2\} \cdot n(n-1)$ は、次式(6)で表される。
画面上端から垂直方向にm画素離れた点での電圧降下V*

$$V_{nm2} = V_{n2} + V_m = \{240(240-1)ri/2\} - \{m(m-$$

【0025】図2および図3に示したように、水平方向の電圧降下の最大値は $4.8 \times 10^6 ri$ であるのに対し、垂直方向の電圧降下の最大値は $2.8 \times 10^4 ri$ であるので、垂直方向位置による輝度ムラはさほど目立たないが、水平方向位置による輝度ムラは明るい画面ほど目立つという問題があった。

【0026】

【発明が解決しようとする課題】この発明は、電源供給線による電圧降下によって、輝度低下および輝度ムラが発生するのを防止することができる有機ELディスプレイ装置を提供することを目的とする。

【0027】

【課題を解決するための手段】請求項1に記載の発明は、カラー有機ELディスプレイを備えた有機ELディスプレイ装置において、1垂直期間毎に入力映像信号の平均輝度を算出する平均輝度算出手段、平均輝度算出手段によって算出された平均輝度に基づいて、カラー有機ELディスプレイ内の各画素位置ごとの電源供給線による電源電圧降下を算出する電圧降下算出手段、および電圧降下算出手段によって算出された各画素毎の電源電圧降下に基づいて、電源電圧降下による輝度低下を補完するように入力映像信号を補正する補正手段を備えていることを特徴とする。

【0028】請求項2に記載の発明は、請求項1に記載のカラー有機ELディスプレイにおいて、補正手段は、各画素に対する映像入力信号を、その画素に対して算出された電源電圧降下が大きいほど、その画素の発光輝度が高くなるように、入力映像信号を補正するものであることを特徴とする。

【0029】

$$V_{nm1} = \{240 W1(W1-1) - 240 n(n-1) + 240(2$$

【0036】 $40(1) - m(m-1)\}k \dots (7)$

$$V_{nm3} = \{240 W3(W3-1) - 240 n'(n'-1) + 240$$

【0037】 $V_{nm2} = \{240(240-1)(n-1)(n-1)\}k(8) \dots (9)$

【0038】 V_{nm1} 、 V_{nm2} および V_{nm3} を総称して V_{nmk} 50 の V_{nm1} を、W3の範囲内の画素に対しては上記式

*すようになる。

【0019】したがって、範囲W1内において、画面左上端から水平方向にn画素、垂直方向にm画素離れたG点での電圧降下 V_{nm1} は、次式(4)で表される。

【0020】

【0022】

【0024】

*【発明の実施の形態】以下、この発明の実施の形態について説明する。

【0030】図4は、有機ELディスプレイを備えた有機ELディスプレイ装置に設けられた信号処理回路の構成を示している。

【0031】入力映像信号は、A/D変換器1によってデジタル化された後、DSP2に入力される。DSP2は、電源供給線による電圧降下によって輝度ムラが発生するのを防止するために、輝度ムラ防止用の補正処理を行う。DSP2によって補正された映像データはA/D変換器3によってアナログ信号に変換された後、有機ELディスプレイ4に送られる。

【0032】輝度ムラ防止用の補正処理について説明する。以下の説明では、白の階調が0であり、黒の階調が255であるとする。

【0033】有機ELディスプレイ4の電源供給線の配線が図1に示すようなものであるとすると、A点での電圧降下が最も大きくなり、A点で輝度低下が最も大きくなる。電源供給源100の電圧 V_0 からA点までの電圧降下分 V_a をA点での映像信号成分 V_{sa} から減じると、A点での電源電圧($V_0 - V_a$)と信号電圧($V_{sa} - V_a$)との差は、電圧降下が存在しない場合の電源電圧と信号電圧との差($V_0 - V_{sa}$)に等しくなる。

【0034】上記式(4)、(5)、(6)で求めた V_{nm1} 、 V_{nm3} 、 V_{nm2} は、各画素での消費電流が同じであると仮定した場合の電圧降下であるので、 $ri/2$ の代わりに平均輝度レベルkを用いることにすると、上記式(4)、(5)、(6)は、それぞれ次式(7)、(8)、(9)となる。

【0035】

とすると、W1の範囲内の画素に対しては上記式(7)

(8) の V_{nm3} を、 $W1$ と $W3$ との間の範囲 $W2$ 内の画素に対しては上記式 (9) の V_{nm2} を、各画素の映像信号 V_s から減じるといった補正を行うことにより、各画素での実際の電源電圧 (V_0 - 電圧降下) と補正後の信号電圧 ($V_s - V_{nmk}$) との差は、電圧降下が存在しない場合の電源電圧と信号電圧との差 ($V_0 - V_s$) に近づく。

【0039】なお、平均輝度レベル k は、各画素の信号成分を 1 垂直期間分加算し、その加算結果を全画素数で除算することにより、求められる。

【0040】入力映像信号に対して以上のような補正処理を行うことにより、有機 EL ディスプレイ 4 内の各有機 EL 素子には、電源電圧と信号電圧との差電圧に比例した電流が流れる。各有機 EL 素子は電流に比例した輝度で発光するので、各画素での配線による電源電圧の降下分の影響が小さくなり、輝度ムラが改善される。

【0041】図 5 は、DSP 2 内の輝度ムラ防止用の補正処理回路の構成 (機能ブロック) を示している。

【0042】図 5 において、 V は入力映像信号の垂直同期信号であり、 H は水平同期信号であり、 D はドットクロック信号である。

【0043】輝度ムラ防止用の補正処理回路は、平均輝度レベル算出部 11、電圧降下算出部 12 および減算部 13 を備えている。

【0044】平均輝度レベル算出部 11 は、入力映像データに基づいて、1 垂直期間毎に平均輝度レベルを算出する。電圧降下算出部 12 は、平均輝度レベル算出部 11 によって算出された平均輝度レベルと上記式 (7)、*

* (8)、(9) に基づいて各画素毎の電圧降下 V_{nmk} を算出する。減算部 13 は、入力映像データからその画素位置に対応した電圧降下 V_{nmk} を減算する。

【0045】

【発明の効果】この発明によれば、電源供給線による電圧降下によって、輝度低下および輝度ムラが発生するのを防止することができるようになる。

【図面の簡単な説明】

【図 1】カラー有機 EL ディスプレイの電源供給線の配線を示す模式図である。

【図 2】各水平方向位置であって垂直方向に電源供給線 100 に最も近い位置での電圧降下を示すグラフである。

【図 3】任意の水平位置における各垂直方向位置における電源供給線による電圧降下を示すグラフである。

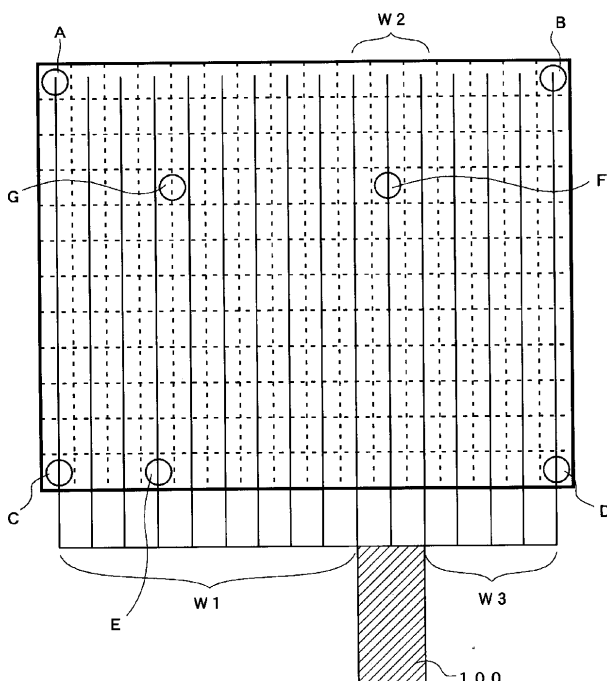
【図 4】カラー有機 EL ディスプレイを備えた表示装置に設けられた信号処理回路の構成を示すブロック図である。

【図 5】DSP 2 内の輝度ムラ防止用の補正処理回路の構成 (機能ブロック) を示すブロック図である。

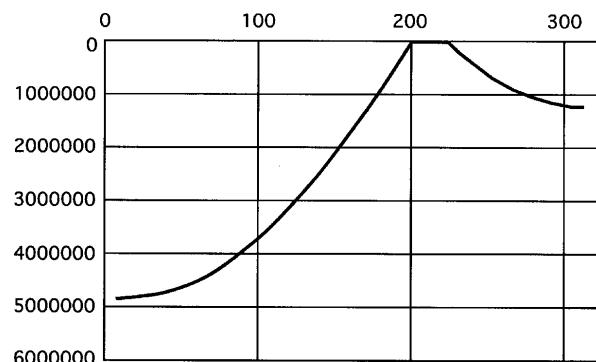
【符号の説明】

- 1 A/D 変換器
- 2 DSP
- 3 A/D 変換器
- 4 有機 EL ディスプレイ
- 11 平均輝度レベル算出部
- 12 電圧降下算出部
- 13 減算部

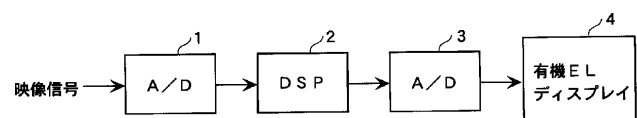
【図 1】



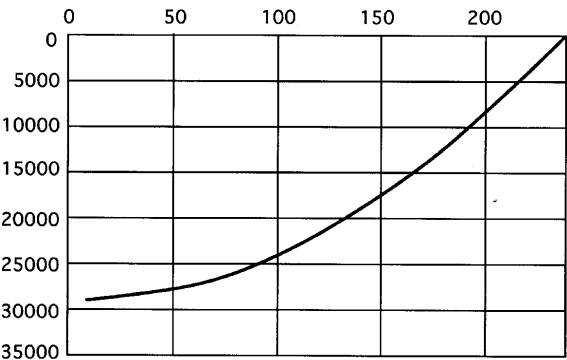
【図 2】



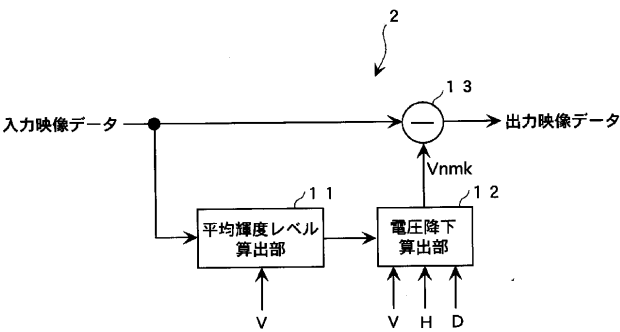
【図 4】



【図 3】



【図 5】



フロントページの続き

(51)Int.Cl.⁷
H 0 5 B 33/14

識別記号

F I
H 0 5 B 33/14

テ-マコード' (参考)
A

专利名称(译)	有机EL显示装置		
公开(公告)号	JP2003280590A	公开(公告)日	2003-10-02
申请号	JP2002081635	申请日	2002-03-22
[标]申请(专利权)人(译)	三洋电机株式会社		
申请(专利权)人(译)	三洋电机株式会社		
[标]发明人	佐々木 徹		
发明人	佐々木 徹		
IPC分类号	H01L51/50 G09G3/20 G09G3/30 H05B33/14		
FI分类号	G09G3/30.K G09G3/20.611.J G09G3/20.612.U G09G3/20.641.D G09G3/20.642.A H05B33/14.A G09G3/3216 G09G3/3225		
F-TERM分类号	3K007/AB02 3K007/AB04 3K007/AB17 3K007/BA06 3K007/DB03 3K007/GA04 5C080/AA06 5C080/BB05 5C080/CC03 5C080/DD05 5C080/EE29 5C080/EE30 5C080/FF11 5C080/HH09 5C080/JJ02 5C080/JJ05 3K107/AA01 3K107/BB01 3K107/CC02 3K107/CC33 3K107/HH04 5C380/AA01 5C380/AB05 5C380/AB06 5C380/AB32 5C380/BA19 5C380/BA20 5C380/BA47 5C380/BB03 5C380/BB22 5C380/CF18 5C380/CF19 5C380/CF48 5C380/CF49 5C380/DA33 5C380/DA34 5C380/DA35 5C380/EA01 5C380/EA05 5C380/FA12 5C380/FA24 5C380/FA28		
其他公开文献	JP3995504B2		
外部链接	Espacenet		

摘要(译)

本发明的目的是提供一种有机EL显示装置，该有机EL显示装置能够防止由于电源线引起的电压下降引起的亮度降低和亮度不均匀。在包括彩色有机EL显示器的有机EL显示装置中，基于由平均亮度计算装置计算出的平均亮度，平均亮度计算装置用于计算每个垂直周期的输入视频信号的平均亮度，基于电源电压降，基于由用于计算彩色有机EL显示器中每个像素位置的电源线引起的电源电压降的电压降计算装置计算出的每个像素的电源电压降，以及电压降计算装置提供校正单元以校正输入视频信号，以补充亮度的降低。

