

(19)日本国特許庁 ( J P )

(12) 公 開 特 許 公 報 ( A ) (11)特許出願公開番号

特開2002 - 108252

(P2002 - 108252A)

(43)公開日 平成14年4月10日(2002.4.10)

(51)Int.Cl. <sup>7</sup>	識別記号	F I	テ-マ-コ-ト* ( 参考 )
G 0 9 F 9/30	365	G 0 9 F 9/30	365 Z
	338		338
H 0 5 B 33/06		H 0 5 B 33/06	5 C 0 8 0
33/14		33/14	5 C 0 9 4
// G 0 9 G 3/20	624	G 0 9 G 3/20	624 C

審査請求 未請求 請求項の数 2 O L ( 全 5 数 ) 最終頁に続く

(21)出願番号 特願2000 - 298677(P2000 - 298677)

(22)出願日 平成12年9月29日(2000.9.29)

(71)出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(72)発明者 古宮 直明

大阪府守口市京阪本通2丁目5番5号 三洋電  
機株式会社内

(74)代理人 100075258

弁理士 吉田 研二 ( 外 2 名 )

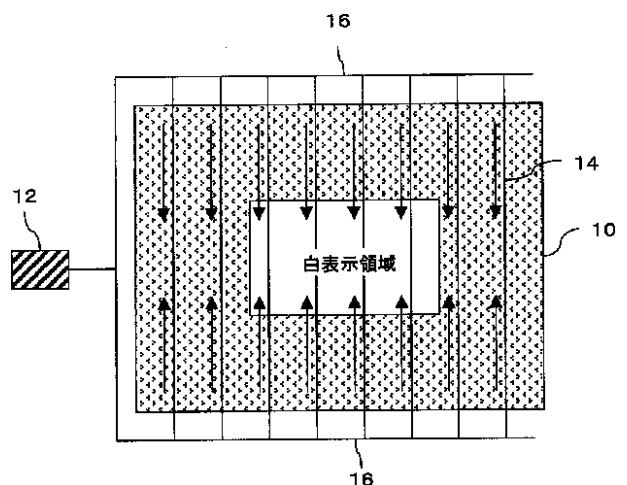
最終頁に続く

(54)【発明の名称】 エレクトロルミネセンス表示パネル

(57)【要約】

【課題】 マトリクス状に配置した有機 E L 素子における発光を均一化する。

【解決手段】 電源端子 1 2 から接続ライン 1 6 を介し、電源ライン 1 4 の両端から電源からの電流を供給する。これによって、有機 E L 素子に対する電流供給を均一化する。



## 【特許請求の範囲】

【請求項 1】 複数のエレクトロルミネセンス素子が表示エリア内にマトリクス状に配列されているエレクトロルミネセンス表示パネルであって、

マトリクス配列された有機エレクトロルミネセンス素子の各列方向に沿って伸び、各有機エレクトロルミネセンス素子に対し電力を供給する複数の電源ラインを有し、これら複数の電源ラインの両端を電源端子に接続したことを特徴とするエレクトロルミネセンス表示パネル。

【請求項 2】 前記電源端子は、前記表示エリアの前記電源ラインの延在方向に平行な辺に設けることを特徴とする請求項 1 に記載のエレクトロルミネセンス表示パネル。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】 複数の有機エレクトロルミネセンス（EL）素子をマトリクス状に配列した有機 EL 表示パネル、特に各有機 EL 素子に対する電流の供給に関する。

## 【0002】

【従来の技術】 従来より、フラットパネルディスプレイの 1 つとして、有機 EL 素子を利用した有機 EL 表示パネルが知られている。フラットパネルディスプレイとしては、液晶ディスプレイ（LCD）が広く普及しているが、この LCD は別に設けられた光源からの光を透過または反射させるもので、自発光ではない。一方、有機 EL 素子は、陽極と陰極との間に設けられた有機 EL 層に電流を供給することで EL 層を発光させる自発光ディスプレイであり、LCD のようにバックライトなどが不要であることから、薄型化、小型化、低消費電力化の観点、そして明るさなどの観点で優れており、次のフラットディスプレイパネルの主流として期待されている。

【0003】 ここで、アクティブマトリクス有機 EL ディスプレイにおいては、マトリクス状に配列した有機 EL 素子毎にスイッチング用の薄膜トランジスタを設け、この薄膜トランジスタによって電源から有機 EL 素子への電流の供給を個別に制御する。これによって、有機 EL 素子毎の発光が制御される。

## 【0004】

【発明が解決しようとする課題】 ここで、このような有機 EL 表示パネルにおいて、比較的大きな領域について白表示を行った場合に、そこに隣接した領域が暗くなってしまうという問題がある。

【0005】 すなわち、図 6 に示すように、有機 EL 素子がマトリクス状に配置された表示エリア 10 の下側には、電源端子 12 が設けられ、この電源端子 12 に各列に対応して伸びる電源ライン 14 が接続されている。この構成において、図 6 に示すように表示領域の中心部に白の表示領域があると、その上側の領域の表示が暗くなってしまう。

【0006】 本発明者は、これについて各種に実験検討を行い、暗くなる領域が発生するのは、その領域における有機 EL 素子に対する駆動電流の増大によって配線抵抗による駆動電圧の降下が発生し、その先の駆動電流が少なくなるためであることを突き止めた。

【0007】 本発明は、上記認識に基づきなされたものであり、部分的な白表示を行っても、表示が全体として、良好に行われる有機 EL 表示パネルを提供することを目的とする。

## 【0008】

【課題を解決するための手段】 本発明は、複数の有機 EL 素子をマトリクス状に配列した有機 EL 表示パネルであって、電源端子から行または列方向に配列された有機 EL 素子のそれぞれに沿って伸びこれら有機 EL 素子に対し電源電圧を供給する複数の電源ラインを有し、これら複数の電源ラインの両端を前記電源端子に接続したことを特徴とする。

【0009】 このようにすることで電源ラインには、その両端から有機 EL 素子を駆動するための駆動電流が供給される。よって各電源ラインへの電流供給能力が高まり、特に各有機 EL 素子に対する電源ラインの長さの最大値が従来場合のほぼ 1/2 にすることができる。

【0010】 また、さらに、電源端子を前記表示エリアの電源ラインの延在方向に平行な辺に設けることで、電源ラインの両端に供給する電流量をより均一なものとするることができる。

【0011】 従って、各画素の有機 EL 素子に対し十分な駆動電流を供給することができ、白表示領域がある場合においてもその周辺における表示の暗い領域の発生を効果的に防止することができる。

## 【0012】

【発明の実施の形態】 以下、本発明の実施形態について、図面に基づいて説明する。

【0013】 図 1 は、本実施形態の構成を示す図であり、表示エリア 10 には、有機 EL 素子（図示省略）がマトリクス状に配置されており、その各行について、ゲートライン（図示省略）が配置され、また各列についてデータライン（図示省略）および電源ライン 14 が配置されている。

【0014】 これを 1 つの画素についてみると、図 2 に示すように、N チャンネル TFT（薄膜トランジスタ）で構成される第 1 トランジスタ Tr1 のゲートには、ゲートライン 22 が接続されている。一方、第 1 トランジスタ Tr1 ののドレインは、データライン 24 に接続され、ソースは P チャンネル TFT で構成される第 2 トランジスタ Tr2 のゲートに接続されている。そして、この第 2 トランジスタ Tr2 のソースは電源ライン 14 に接続され、ソースは他端がグラウンドに接続された有機 EL 素子 OEL に接続されている。また、第 2 トランジスタ Tr2 のゲートには、他端が電源に接続された容量 C

が接続されている。

【0015】従って、ゲートライン 22 に P チャンネル T F T が十分にオンするレベルの信号（選択信号）が出力されると第 1 トランジスタ T r 1 がオンする。このときデータライン 24 に出力されているデータ信号の電圧が第 1 トランジスタ T r 1 を介して第 2 トランジスタ T r 2 のゲートに印加される。本実施形態では、データ信号の電圧レベルが H であれば、P チャンネル第 2 トランジスタ T r 2 はオンしないが（黒表示）、データライン 24 がそれ以外の L レベルである場合（白又はグレー表示）には、第 2 トランジスタ T r 2 がオンして、ゲートに印加される電圧に応じて電源ライン 14 から有機 E L 素子 O E L に電流を流し、これにより有機 E L 素子 O E L が発光する。また、第 1 トランジスタ T r 1 と第 2 トランジスタ T r 2 との間に、容量 C が設けられているため、第 1 のトランジスタ T r 1 がオフした後も、第 2 トランジスタ T r 2 のゲートには、T r 1 のオン期間中に供給されたデータ信号電圧に応じた電圧（P チャンネル T F T が十分にオフするレベルの信号）が印加され続け、黒表示以外の画素では、所定期間、第 2 トランジスタ T r 2 がオンを継続し、有機 E L 素子 O E L の発光が継続される。

【0016】そして、マトリクス状に形成された各画素が、図 2 に示すような構成が有しているため、次の行にあるゲートライン 22 に順次 H レベル信号を出力していくことで各行が選択され、データライン 24 にその行の各画素についてのデータを乗せることで、対応する画素の有機 E L 素子 O E L がデータ信号に応じた輝度で発光する。

【0017】ここで、有機 E L 素子は、供給電流値に応じた輝度で発光する素子であるため、データライン 24 に出力されるデータ信号の電圧レベルは、表示すべき輝度データに応じて調整される。そして、第 2 トランジスタ T r 2 は、第 1 トランジスタ T r 1 を介して供給されるデータ信号電圧に応じて電源ライン 14 から対応する有機 E L 素子 O E L に供給する電流量が調整するため、その有機 E L 素子 O E L の発光輝度が調整され、所望の階調表示がなされる。

【0018】上述のように、各有機 E L 素子 O E L は、電源ライン 14 から供給される電流により発光する。ここで、画素についての表示データが白であった場合には、その有機 E L 素子 O E L の発光量は最大になる。これは、白黒でも、カラーでも同様である。このため、白の表示の際のその有機 E L 素子 O E L に対する電流量は最大になる。特に、上述のように各画素は容量 C を備えており、各画素の発光時間は白色の場合が最も長くなる。そこで、電源ライン 14 から有機 E L 素子 O E L に流れる電流は、白色が多いとそれだけ大きくなり、同一の電源ライン 14 に接続された列（垂直）方向において白色表示の画素が続くと、これらの発光期間は重複する

ことになり、同一電源ライン 14 から供給すべき電流量が大きくなる。

【0019】従来のように、一方向からのみ電流が供給される電源ライン 14 では、列（垂直）方向において比較的大きなエリアの白表示があると、1つの電源ライン 14 からの電流供給量が大きくなり、電源ラインの電源端子 12 から遠い側において、有機 E L 素子 O E L に対する電流供給が十分でなくなってしまう。

【0020】本実施形態では、垂直方向に延びる電源ライン 14 の上下両端を電源ライン 14 と一体形成された接続ライン 16 によってそれぞれ接続し、この接続ライン 16 を電源端子 12 に接続する。このため、図 1 に矢印で示すように、各電源ラインに対する電流の供給は、電源ライン 14 の両側から行われる。そこで、各電源ライン 14 への電流供給能力が高まり、特に各画素の有機 E L 素子 O E L に対する電源ライン 14 の長さの最大値が従来場合のほぼ 1 / 2 にすることができる。

【0021】また、図 1 に示すように電源端子 12 は、基板上の電源ライン 14 の延びる（電流方向）に平行な方向の辺に配置する。よって、電源ライン 14 の両端に供給される電流量をより均一とすることが可能となっている。

【0022】このような構成とすることにより、本実施形態では、各画素の有機 E L 素子 O E L に対し十分な駆動電流を供給することができ、白表示領域がある場合においてもその周辺における表示の位領域の発生を効果的に防止することができる。

【0023】図 3 は、接続ライン 16 と電源ライン 14 の接続部分の構成を示すものである。図示のように接続ライン 16 と、電源ライン 14 は一体形成されている。従来例のように、電源ライン 14 を垂直方向の一端側のみから伸ばす場合には、データドライバは垂直方向の他端側に位置する辺に配置され、そこからデータライン 24 を垂直方向に伸ばすことで、両者は交差することがない。従って、データライン 24 と、電源ライン 14 は、同層の導電体層として構成することができる。しかし、本実施形態のように、電源ライン 14 を垂直方向の両端で電源端子 12 と接続した場合、データドライバから延びるデータライン 24 と、同じ辺に配される電源ライン 14 を電源端子 12 に接続する接続ライン 16 とが必ず交差することになる。

【0024】ここで、有機 E L 素子 O E L および第 1 および第 2 トランジスタは、半導体集積回路と同様に積層構造を有している。そこで、同層の導電体層は、絶縁状態を保ったまま交差することができない。そこで、いずれか一方のラインが迂回する必要がある。

【0025】図 3 の例では、データライン 24 が他の層に設けた迂回ライン 30 を経て、接続ライン 16 をまたぐようにして、交差部分におけるショートをさけてい

る。このために、データライン 24 は、接続ライン 16

の直前で終了し、下方に設けられた迂回ライン30と、コンタクトホール32により接続される。これによって、データライン24が電源ライン14をまたぐことができる。なお、迂回ライン30は、ゲートライン22と同層に形成することが好ましく、これによってゲートライン22と同一プロセスで迂回ライン30を形成することができる。

【0026】さらに、接続ライン16ではなくデータライン24を迂回させたのは、迂回によってラインの抵抗は通常大きくなるからであり、接続ライン16を迂回させないことによって電源ラインにおいて十分な電流供給を容易に確保できる。

【0027】図4に示したのは、他の構成例であり、この例では、電源端子12が左右に2つ設けられ、接続ライン16がこの2つの電源端子12から伸びて、各電源ライン14の両端に接続されている。これによって、電源端子12から電源ライン14からの距離による不均一が無くなり、各有機EL素子OELへの電流供給がより均一にできるようになる。

【0028】図5に示したのは、さらに他の構成例であり、この例では、下部の電源端子12が追加されており、電源端子12が全部で3つある。これによって、図4のものに比べ、さらに全体に均一に電流を供給できるようになる。

【0029】電源端子12を上部にも設けることもでき、さらに左右のいずれか1つと、下部または上部の2つなどとすることもできる。いずれにしても、垂直方向に伸びる電源ライン14の両端を電源端子12に接続することで、各画素の有機EL素子OELに対し十分な駆動電流の供給が確保され、表示における暗い部分の発生を効果的に防止することができる。

【0030】なお、電源ライン14を太くすれば、上述\*

\*のような問題をある程度解消することができるが、電源ライン14を太くすれば、それだけ表示領域が小さくなり、開口率が小さくなってしまうという問題がある。本実施形態では、従来と同様の幅の電源ライン14を用いながら、十分な駆動電流の供給を可能としている。

【0031】

【発明の効果】以上説明したように、本発明によれば、電源ラインには、その両端から有機EL素子を駆動するための駆動電流が供給される。そこで、各電源ラインへの電流供給能力が高まり、特に各有機EL素子に対する電源ラインの長さの最大値が従来場合のほぼ1/2にすることができる。従って、各画素の有機EL素子OELに対し十分な駆動電流を供給することができ、白表示領域がある場合においてもその周辺における表示の暗い領域の発生を効果的に防止することができる。

【0032】また、電源ラインの延在方向と平行な辺に電源端子を設けることで、電源ラインの両端に供給できる電流量をより等しいものとすることができる。

【図面の簡単な説明】

【図1】 実施形態の有機EL表示パネルの構成を示す図である。

【図2】 有機EL表示パネルの1画素あたりの回路構成を示す図である。

【図3】 電源ライン（接続ライン）とデータラインの交差部分の構成を示す図である。

【図4】 他の構成例を示す図である。

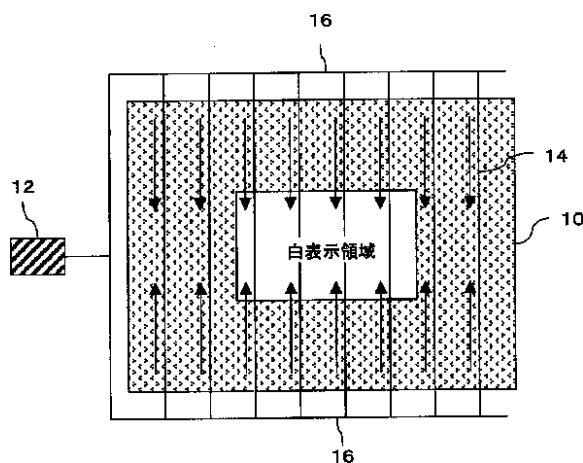
【図5】 さらに他の構成例を示す図である。

【図6】 従来例の構成を示す図である。

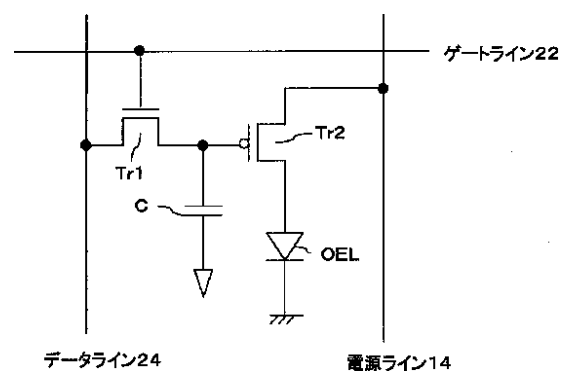
【符号の説明】

10 表示エリア、12 電源端子、14 電源ライン、16 接続ライン。

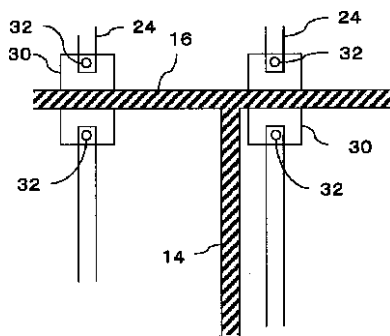
【図1】



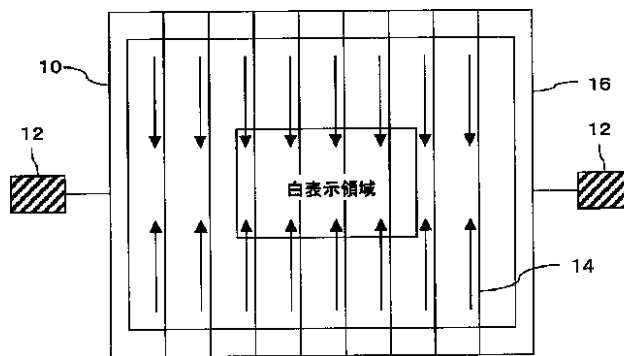
【図2】



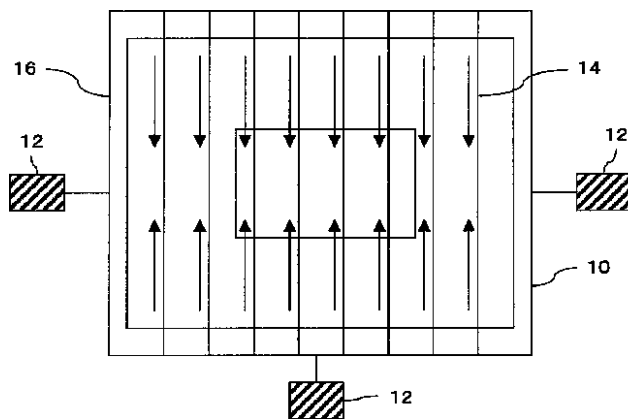
【図3】



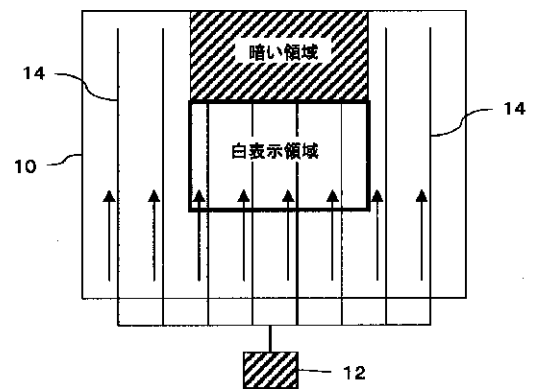
【図4】



【図5】



【図6】



フロントページの続き

(51)Int.Cl.<sup>7</sup>  
G 0 9 G 3/30

識別記号

F I  
G 0 9 G 3/30

テ-マ-コ-ト' (参考)  
J

F タ-ム(参考) 3K007 AB02 AB05 BA06 CC04 CC05  
DA01 DB03 EB00 FA02  
5C080 AA06 BB05 DD05 DD26 HH10  
JJ01 JJ03 JJ06 KK02 KK43  
5C094 AA04 AA07 AA48 BA03 BA27  
CA19 DB01 DB02 EA04 EA10  
FA01 FB12

专利名称(译)	电致发光显示板		
公开(公告)号	<a href="#">JP2002108252A</a>	公开(公告)日	2002-04-10
申请号	JP2000298677	申请日	2000-09-29
[标]申请(专利权)人(译)	三洋电机株式会社		
申请(专利权)人(译)	三洋电机株式会社		
[标]发明人	古宮直明		
发明人	古宮 直明		
IPC分类号	H05B33/06 G09F9/30 G09G3/20 G09G3/30 H01L27/32 H01L51/50 H05B33/14		
CPC分类号	H01L27/3297		
FI分类号	G09F9/30.365.Z G09F9/30.338 H05B33/06 H05B33/14.A G09G3/20.624.C G09G3/30.J G09F9/30.365 G09G3/3233 G09G3/3266 G09G3/3275 G09G3/3291 H01L27/32		
F-TERM分类号	3K007/AB02 3K007/AB05 3K007/BA06 3K007/CC04 3K007/CC05 3K007/DA01 3K007/DB03 3K007/EB00 3K007/FA02 5C080/AA06 5C080/BB05 5C080/DD05 5C080/DD26 5C080/HH10 5C080/JJ01 5C080/JJ03 5C080/JJ06 5C080/KK02 5C080/KK43 5C094/AA04 5C094/AA07 5C094/AA48 5C094/BA03 5C094/BA27 5C094/CA19 5C094/DB01 5C094/DB02 5C094/EA04 5C094/EA10 5C094/FA01 5C094/FB12 3K107/AA01 3K107/BB01 3K107/CC33 3K107/DD38 3K107/DD39 3K107/EE03 3K107/FF15 5C380/AA01 5C380/AB06 5C380/AB46 5C380/BA19 5C380/BB08 5C380/CA08 5C380/CA12 5C380/CB01 5C380/CC02 5C380/CC26 5C380/CC33 5C380/CC62 5C380/CD012 5C380/DA02 5C380/DA06		
外部链接	<a href="#">Espacenet</a>		

#### 摘要(译)

要解决的问题：使排列成矩阵的有机EL元件的发光均匀。 解决方案：来自电源的电流从电源线14的两端通过连接线16从电源端子12提供。 这使得提供有机EL元件的电流均匀。

