

(19)日本国特許庁( J P )

(12) 公開特許公報 ( A ) (11)特許出願公開番号

特開2002 - 40964

(P2002 - 40964A)

(43)公開日 平成14年2月8日(2002.2.8)

(51) Int.CI <sup>7</sup>	識別記号	F I	テ-マコード <sup>*</sup> (参考)
G 0 9 F 9/30	365	G 0 9 F 9/30	365 Z 3 K 0 0 7
H 0 5 B 33/04		H 0 5 B 33/04	5 C 0 9 4
	33/10		33/10
	33/14		33/14
			A

審査請求 未請求 請求項の数 80 L (全 6 数)

(21)出願番号 特願2000 - 230239(P2000 - 230239)

(22)出願日 平成12年7月31日(2000.7.31)

(71)出願人 000153878

株式会社半導体エネルギー研究所  
神奈川県厚木市長谷398番地

(72)発明者 简井 哲夫

福岡県春日市紅葉ヶ丘東8丁目66番

(72)発明者 隅岡 和宏

福岡県福岡市城南区友岡1 - 8 - 56 - 202

(74)代理人 100102336

弁理士 久保田 直樹 (外1名)

F ターム (参考) 3K007 CA01 CB01 DA02 EB05

5C094 AA06 AA10 AA22 AA37 AA43

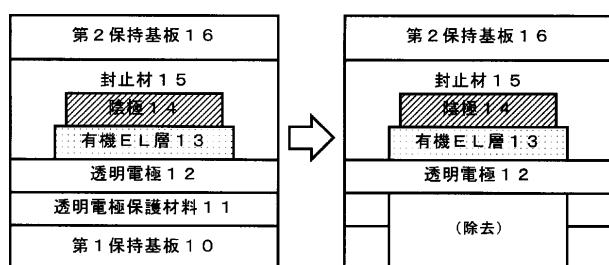
BA29 EA04 EA05 EA07

(54)【発明の名称】表示素子および表示素子の製造方法

(57)【要約】

【課題】有機EL層にダメージを与えることなく、発生した光を効率良く外部へ放出可能な表示素子および表示素子の製造方法を提供すること。

【解決手段】第1保持基板10上にまず透明電極保護材料11を成膜し、その上に従来の素子例と同様の順序で有機EL発光素子(12,13,14)を製造し、封止材15、第2保持基板16によって封止、保持を行った後に、第1保持基板10、透明電極保護材料11をエッティング等によって取り除く。本発明によれば、第1保持基板10を除去することにより、EL層13において発生した光の取り出し効率が向上し、表示素子の輝度やコントラストが向上する。



**【特許請求の範囲】**

【請求項1】発光素子の発光面と反対側の面を封止すると共に保持する素子保持手段を有することを特徴とする表示素子。

【請求項2】前記発光素子は、透明電極層、有機EL層、陰極層からなることを特徴とする請求項1に記載の表示素子。

【請求項3】前記素子保持手段は、保持基板および前記発光素子の裏面を封止すると共に発光素子と保持基板とを接着する封止材からなることを特徴とする請求項1に記載の表示素子。

【請求項4】前記透明電極層は、部分的に形成された透明電極パターンと、当該透明電極パターン以外の領域に設けられた有機EL層保護材料層からなることを特徴とする請求項2に記載の表示素子。

【請求項5】前記透明電極層は、部分的に形成された透明電極パターンからなり、

更に、前記透明電極層の外側の当該透明電極パターン以外の領域に保持基板層を設けたことを特徴とする請求項2に記載の表示素子。

【請求項6】基板側に光を放出する発光素子を基板上に形成するステップと、

前記発光素子を前記基板と反対側から保持するステップと、

前記基板の少なくとも一部を除去するステップとからなることを特徴とする表示素子の製造方法。

【請求項7】前記発光素子は、透明電極、有機EL層、陰極からなることを特徴とする請求項5に記載の表示素子の製造方法。

【請求項8】前記基板は、保持基板および透明電極保護材料層からなることを特徴とする請求項7に記載の表示素子の製造方法。

**【発明の詳細な説明】****【0001】**

【発明の属する技術分野】本発明は表示素子および表示素子の製造方法に関し、特に、発生した光を効率良く外部へ放出可能な表示素子および表示素子の製造方法に関するものである。

**【0002】**

【従来の技術】従来、例えば発光素子として有機EL素子等を使用した表示素子は通常ガラス基板上に成膜されていた。図2は、従来の表示素子の構成および動作を示す説明図である。図2(a)は、従来の第1の素子構成例を示す説明図である。なお、図における各層の厚さは誇張して描いてあり、実際の比率とは異なっている。

【0003】従来の成膜の順序は、ガラス基板30上に透明電極31(例えばITO:酸化インジウムと酸化錫との合金)をスパッタリングした後、有機EL層32を蒸着あるいはスピノコートで成膜し、陰極33を蒸着する。その後、封止材34を用いて対向基板35を貼りつけ、有機

10

EL層32および陰極33の大気中での劣化を防ぐ。

**【0004】**

【発明が解決しようとする課題】図2(b)は、従来の第1素子例における光路を示す説明図である。上記したような従来の構造において、陰極33の材料は金属なので、光はガラス基板30側から取り出されるが(図2・光路A)、各層の屈折率の相違により、臨界角より大きな角度をもって進む光は素子の前面に出ることができない(図2・光路B・光路C)。従って、光の取り出し効率=1/(2n<sup>2</sup>)但し、nは発光層32の屈折率(約1.6)となり、生じた光の約80%はガラス基板30内を導波して横に逃げてしまうという問題点があった。

【0005】この問題点を避けるために、ガラス基板上に陰極から逆の順序で成膜する方法が提案されている。図2(c)は、従来の第2の素子構成例を示す説明図である。成膜の順序は、ガラス基板30上にまず陰極36を蒸着する。そして、有機EL層37を蒸着あるいはスピノコートで成膜した後、例えばITOなどの透明電極31をスパッタリングにて成膜する。この場合、有機EL膜37上にITO等の透明導電膜38をスパッタリングする必要があるが、スパッタ時のダメージや温度上昇によって有機EL層37が変成するという問題点があった。

【0006】本発明の目的は、前記のような従来技術の問題点を解決し、有機EL層にダメージを与えることなく、発生した光を効率良く外部へ放出可能な表示素子および表示素子の製造方法を提供することにある。

**【0007】**

【課題を解決するための手段】本発明は、従来の第1素子例(図2(a))と同様の順序で発光素子を製造し、封止を行った後に、透明電極を形成するための保持基板をエッチング等によって取り除く点に特徴がある。

【0008】本発明によれば、透明電極を形成するための保持基板を除去することにより、EL層において発生した光の取り出し効率が向上し、表示素子の輝度やコントラストが向上する。

**【0009】**

【発明の実施の形態】以下、本発明の実施の形態を詳細に説明する。図1は、本発明の表示素子の第1実施例の製造方法および構成を示す説明図である。本発明の第1実施例の有機EL表示素子の成膜の順序は、まず、例えばガラスからなる第一保持基板10上に透明電極保護材料11を成膜し、その上に透明電極12をスパッタリングした後、有機EL層13を蒸着あるいはスピノコートで成膜し、陰極14を蒸着する。その後、封止材15を用いて第2保持基板16を貼りつける。そして、第1保持基板10および透明電極保護材料を順にエッチングして除去する。

【0010】<第一保持基板>第一保持基板10は、表面平滑度が高ければ(通常の透明電極付きガラス基板程度)ガラス以外に、金属や無機物、ポリマーの基板でも

20

良い。ただし、例えば第二保持基板16による封止後に、部分的あるいは全体的に除去できる必要がある。第一保持基板10は最終的に取り除くものであるから、封止まで発光素子(12~14)を保持できるだけの強度さえあれば、厚みは薄いほど良い。第一保持基板10のエッティングにおいては、パターニング無しですべて取り\*

材 料	エッチャント
ガラス、無機物	シリカガラス フッ化水素酸・フッ硝酸
	酸化チタン(チニア) 熱濃硫酸・水酸化ナトリウム
	シリコン フッ化水素酸・フッ硝酸
金 属	アルミニウム 塩酸・希硫酸・硝酸
	チタン フッ化水素酸
ポリマー	PMMA トルエン・クロロホルム
	ポリカーボネート クロロホルム・アセトン・DMF

【0012】<透明電極保護材料>第一保持基板10に例えばスピンドルコートにより成膜する透明電極保護材料11は、第一保持基板10のエッチャント(エッティング剤)に耐性があり、透明電極12の成膜時の熱や光(スパッタの際のプラズマ光など)に耐えられるものがよい。

【0013】透明電極保護材料11の役割は、第一保持基板10をエッティングする際のエッティングストップでないので、第一保持基板10のエッティング時に透明電極12を溶かさないエッチャントが使える場合や、エッチ\*

\*除いても良いし、例えば発光部分のみを部分的に取り除いてもよい。第一保持基板10として使用可能な材料例を表1に示す。

#### 【0011】

#### 【表1】

ングの完全な時間制御が可能な場合には無くても良い。

【0014】透明電極保護材料11は、第一保持基板10のエッティング後に、取り除けるものが良い。透明電極保護材料11は、完全に取り除く場合には不透明でも良い。また、厚み方向に部分的に取り除く場合には、透明である必要はないが、可視光域に吸収が無い方が良い。透明電極保護材料11として使用可能な材料を表2に示す。

#### 【0015】

#### 【表2】

材 料	エッチャント
ノルボルネン系ポリマー	トルエン・クロロホルム
ポリスチレン	トルエン・THF
ポリカーボネート	クロロホルム・アセトン・DMF
銅フタロシアニン	クロロホルム・アセトン
レジスト材料	アセトン
アクリル	(O <sub>2</sub> プラズマでのドライエッティング)

【0016】<透明電極>例えばITOからなる透明電極12の膜厚は例えば80nm~150nm程度であり、膜内の導波光をおさえるために、透明電極12自体の膜厚は薄い方がよい。なお、透明電極12、有機EL層13、例えば金属からなる陰極15については従来公知の有機EL発光素子と同一の材料および成膜方法を採用可能である。

【0017】<封止材>封止材は第一保持基板と透明電極保護材料のエッチャントに耐性があるものを用いることが望ましい。耐性のないものを用いる場合は、基板の側面の封止材がむき出しの部分を保護してから、第一保持基板と透明電極保護材料のエッティングを行う。封止材の材質としては、例えばエポキシ樹脂、光硬化型エポキシ樹脂、光硬化型アクリル樹脂等を使用可能である。

<第二保持基板>第二保持基板16は、第一保持基板1

0とエッチャントが異なるものが望ましい。第二保持基板16が第一保持基板10のエッチャントに耐性があれば、第一保持基板10のエッティング時に、第二保持基板16の保護を考慮せずに済むので、処理が簡便になる。

第一保持基板10と透明電極保護材料11のエッティング後に封止材15のみで強度を保つことができる場合には、第二保持基板16は無くても良い。第2保持基板16の材質としては、例えばガラス板、アルミニウム等の金属板、ポリエチレン、ポリカーボネート、ポリイミドなどのポリマー板を使用可能である。なお、封止材および第2保持基板にプラスティックを使用することによってフレキシブル(変形可能)な表示素子を製造することができる。第1実施例の表示素子は図1に示すような構成によって、透明電極12が露出しているので、従来の表示素子においてガラス基板30内を導波していた光

(図2(b)の光路B)はほとんどが透明電極を通って外部へ放出され、従来と比べて光取り出し効率が向上する。

【0018】次に、第2実施例について説明する。図3は、単純マトリクス構成の場合の問題点を示す説明図である。単純マトリックスのように、複数の画素を独立にアドレスする場合には、透明電極12のパターニングが必要になる。この場合、透明電極保護材料11のエッチング時に有機EL層13がエッチャントに直接触れることになる上に、光の取り出し側に有機EL層13がむき出しその部分ができてしまうという問題点がある。

【0019】図4は、単純マトリクス構成の場合の本発明の表示素子の第2実施例の構成を示す説明図である。有機EL層13を透明電極保護材料11のエッチャントから保護し、有機EL層13の大気暴露を防ぎたい場合は、透明電極12のパターニング後に透明電極12を形成しなかった部分に有機EL保護材料17の成膜を行う。有機EL保護材料17の膜厚は、有機EL層13、陰極14の膜切れを防ぐため、例えば150nmなど、透明電極12と有機EL層13を合わせた膜厚より薄いものが望ましい。保護材料17の材質としては、例えばシリカガラス、アクリル樹脂、ポリイミド樹脂などを使用可能である。

【0020】次に、第3実施例について説明する。図5は、単純マトリクス構成の場合の本発明の表示素子の第3実施例の構成を示す説明図である。有機EL保護材料17を用いない場合は、有機EL層13が露出しないように、第一保持基板10、透明電極保護材料11のエッチングを部分的に行い、透明電極12のある部分だけ第一保持基板10および透明電極保護材料11を取り除く。

【0021】図5は透明電極12上の第一保持基板10および透明電極保護材料11をライン状に取り除いて、孔20を形成した例であり、上図はB-B断面図、下図は表示素子を第一保持基板10側から見た図である。下図においては省略して描かれているが、数十～数百本の陰極14および透明電極12を格子状に配置することにより、単純マトリクスが構成される。孔20はライン状ではなく、陰極14と透明電極12の重なる領域の部分にのみ長方形(正方形)に設けてよい。

【0022】図5のような構成とした場合には、第一保持基板10および透明電極保護材料11は発光領域の周囲を覆うことになるので、少なくともどちらか一方を例えば黒色とすることによって、表示素子のコントラストが向上する。

【0023】図6は、本発明の表示素子の第4実施例の構成を示す説明図である。第4の実施例は、透明電極のパターニングなしで、発光部位を制御する方法である。第4の実施例においては、全面に形成した透明電極12上の光らせたくない部分にSiO<sub>2</sub>、レジストなどの絶縁膜21を挟む方法である。この場合、有機EL層13成膜時の膜切れを起こさないために、絶縁層21の膜厚は100n

m以下が望ましい。この方式では、透明電極12は電位印可が全面にわたって行われるので、発光領域の部分的な制御は行えず、固定静止画あるいは面発光の用のパターニング方法となる。

【0024】次に、各層の材質の具体的な組み合わせ例およびその製造工程について説明する。材質例1は、第1実施例の表示素子について、第一保持基板10としてガラス、透明電極保護材料11としてポリスチレン、第二保持基板16としてアルミニウムを使用した例である。

#### 【0025】<材質例1>

1. 第一保持基板(ガラス)上に透明電極保護材料(ポリスチレン)をスピンドルコートする。
2. 1の基板上に透明電極(ITO)をスパッタリングする。
3. 2の基板上に有機EL層を作製する。
4. 3の基板上の有機EL層を封止した後、第二保持基板(アルミニウム)で基板を保持する。
5. 4の基板の第一保持基板をフッ化水素酸で溶かす。
6. 5の基板のポリスチレンをトルエンで溶かす。

材質例2は、第2実施例の表示素子について、第一保持基板10としてアルミニウム、透明電極保護材料11としてポリカーボネート、第二保持基板16としてガラスを使用した例である。

#### 【0026】<材質例2>

1. 第一保持基板(アルミ)上に透明電極保護材料(ポリカーボネート)をスピンドルコートする。
2. 1の基板上に透明電極(ITO)をスパッタリングする。
3. 2の基板上の透明電極をパターニングする。
4. 3の基板上に有機EL保護材料(SiO<sub>2</sub>)をスパッタリングし、透明電極保護材料がむき出しの部分を被覆する。成膜後、透明電極部を覆ったSiO<sub>2</sub>を逆スパッタし、透明電極の表面を出す。
5. 4の基板上に、有機EL層を作製する。
6. 5の基板上の有機EL層を封止した後、第二保持基板(ガラス)で基板を保持する。
7. 6の基板の第一保持基板(アルミ)を塩酸で溶かす。
8. 7の基板のポリカーボネートをトルエンで溶かす。

材質例3は、第3実施例の表示素子について、第一保持基板10としてガラス、透明電極保護材料11としてアクリル、第二保持基板16として酸化チタンを使用した例である。

#### 【0027】<実施例3>

1. 第一保持基板(ガラス)上に透明電極保護材料(アクリル)をスピンドルコートする。
2. 1の基板上に透明電極(ITO)をスパッタリングする。
3. 2の基板上の透明電極をパターニングする。
4. 3の基板上に、有機EL層を作製する。
5. 4の基板上の有機EL層を封止した後、第二保持基板(酸化チタン)で基板を保持する。

6. 5の基板の第一保持基板(ガラス)をレジストでパターニングし、透明電極がある部分だけエッチングを行った後、レジストを取り除く。

7. 6の基板のアクリルを、第一保持基板が取り除かれた部分だけ0.2ミリマで取り除く。

### 【0028】

【発明の効果】本発明においては、上記した構成によって、第一保持基板が取り除かれ、透明電極が充分に薄ければ、導波光がなくなり、EL層から出た光の取り出し効率が向上するという効果がある。そして、取り出し効率を上げることで、通常の素子と同じ輝度を低電圧で得ることができ、素子の長寿命化・省電力化につながるという効果がある。また、従来例で述べた陰極から成膜する方法で問題となっていた、有機EL層上へ透明導電膜をスパッタ等で成膜する際のダメージを、本発明の方法では考慮しなくて良いという効果もある。更に、プラスチック基板を使用して表示素子を製造する場合、透明電極成膜時の温度を低くしなければいけない問題があったが、本発明ではこれを考慮せずに第二保持基板をポリマー基\*

\*板にすることで実現できる。

### 【図面の簡単な説明】

【図1】本発明の表示素子の第1実施例の構成を示す説明図である。

【図2】従来の表示素子の構成および動作を示す説明図である。

【図3】単純マトリクス構成の場合の問題点を示す説明図である。

【図4】本発明の表示素子の第2実施例の構成を示す説明図である。

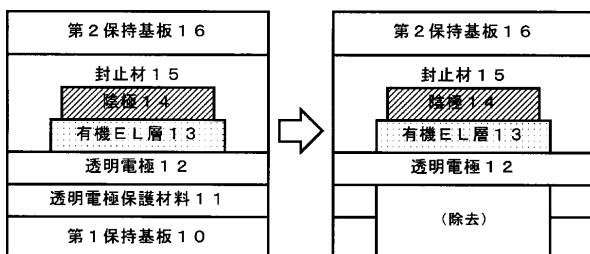
【図5】本発明の表示素子の第3実施例の構成を示す説明図である。

【図6】本発明の表示素子の第4実施例の構成を示す説明図である。

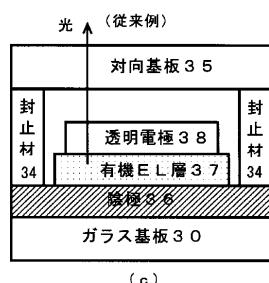
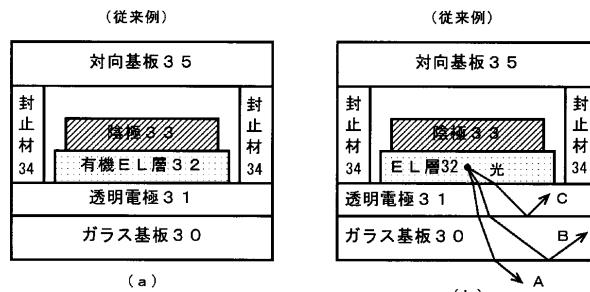
### 【符号の説明】

10 10...第一保持基板、11...透明電極保護材料、12...透明電極、13...有機EL層、14...陰極、15...封止材、16...第2保持基板、20...孔

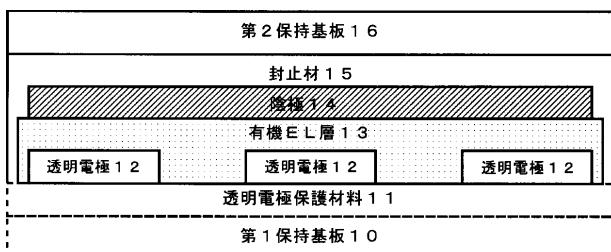
【図1】



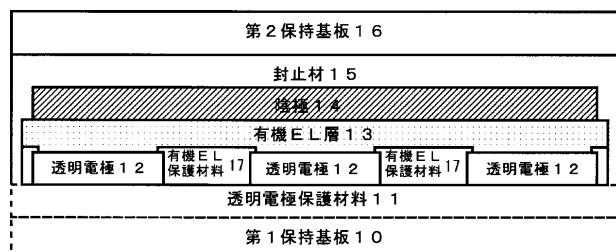
【図2】



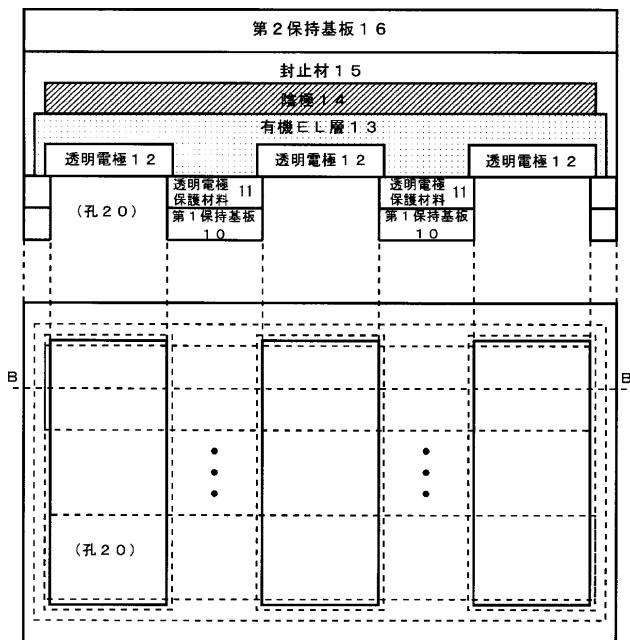
【図3】



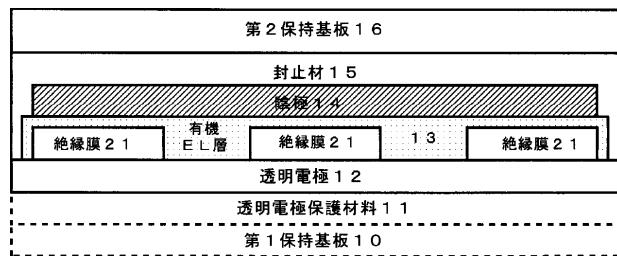
【図4】



【図5】



【図6】



专利名称(译)	显示元件和制造显示元件的方法		
公开(公告)号	<a href="#">JP2002040964A</a>	公开(公告)日	2002-02-08
申请号	JP2000230239	申请日	2000-07-31
[标]申请(专利权)人(译)	株式会社半导体能源研究所		
申请(专利权)人(译)	半导体能源研究所有限公司		
[标]发明人	筒井 哲夫 隅岡 和宏		
发明人	筒井 哲夫 隅岡 和宏		
IPC分类号	H05B33/04 G09F9/30 H01L27/32 H01L51/50 H01L51/52 H05B33/10 H05B33/14		
CPC分类号	H01L51/52 H01L27/3281 H01L51/003 H01L51/5246 H01L51/5253 H01L51/5262 H01L2227/326		
FI分类号	G09F9/30.365.Z H05B33/04 H05B33/10 H05B33/14.A G09F9/30.365 H01L27/32		
F-TERM分类号	3K007/CA01 3K007/CB01 3K007/DA02 3K007/EB05 5C094/AA06 5C094/AA10 5C094/AA22 5C094/AA37 5C094/AA43 5C094/BA29 5C094/EA04 5C094/EA05 5C094/EA07 3K107/AA01 3K107/BB01 3K107/CC02 3K107/CC05 3K107/CC32 3K107/CC45 3K107/DD02 3K107/DD22 3K107/EE42 3K107/EE55 3K107/GG28		
其他公开文献	JP2002040964A5 JP4766628B2		
外部链接	<a href="#">Espacenet</a>		

### 摘要(译)

要解决的问题：提供一种能够在不损坏有机EL层的情况下有效地将发射的光辐射到外部的显示元件，并提供一种制造方法。解决方案：在第一保持基板10上沉积透明电极保护材料11；以与传统元件实例类似的顺序在其上制造有机EL发光元件(12,13,14)；在通过密封剂15和第二保持基板10进行密封和保持之后，通过蚀刻等去除第一保持基板和透明电极保护材料11。根据本发明，通过去除第一保持基板10，提高了在EL层13上产生的光的取出效率，并且提高了显示元件的亮度和对比度。

