

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第3949697号
(P3949697)

(45) 発行日 平成19年7月25日(2007.7.25)

(24) 登録日 平成19年4月27日(2007.4.27)

(51) Int. Cl.	F I
G09G 3/30 (2006.01)	G09G 3/30 K
G09G 3/20 (2006.01)	G09G 3/20 611H
H01L 51/50 (2006.01)	G09G 3/20 641D
	G09G 3/20 612F
	G09G 3/20 631V

請求項の数 5 (全 14 頁) 最終頁に続く

(21) 出願番号	特願2006-259 (P2006-259)	(73) 特許権者	302062931 NECエレクトロニクス株式会社
(22) 出願日	平成18年1月4日(2006.1.4)		神奈川県川崎市中原区下沼部1753番地
(62) 分割の表示	特願2002-104738 (P2002-104738) の分割	(74) 代理人	100124914 弁理士 徳丸 達雄
原出願日	平成14年4月8日(2002.4.8)	(72) 発明者	橋本 義春
(65) 公開番号	特開2006-126865 (P2006-126865A)		神奈川県川崎市中原区小杉町一丁目403 番53 NECマイクロシステム株式会社 内
(43) 公開日	平成18年5月18日(2006.5.18)		
審査請求日	平成18年1月4日(2006.1.4)		
前置審査		審査官	樋口 信宏

最終頁に続く

(54) 【発明の名称】 表示装置の駆動回路

(57) 【特許請求の範囲】

【請求項1】

複数の走査線と、複数のデータ線と、前記複数の走査線と前記複数のデータ線との交点に有機EL素子を含む画素をマトリクス状に配置した表示装置の駆動回路において、

前記表示装置に入力される画像データを記憶する記憶手段と、

前記有機EL素子の輝度特性に適合するように複数の電圧を発生する電圧発生手段と、

前記画像データに応じて、前記複数の電圧から1つの電圧を選択する選択手段と、

前記データ線を駆動する第1電流源と、前記第1電流源とは分解能が異なり、補正データに応じ前記第1電流源のばらつきを補正する第2電流源とを含む駆動手段と、

を備え、前記選択手段で選択された1つの電圧を前記第1電流源及び第2電流源に供給して合成される電流で前記データ線を駆動することを特徴とする表示装置の駆動回路。

10

【請求項2】

前記第1電流源は、単一のトランジスタで構成され、前記選択手段で選択された1つの電圧を前記単一のトランジスタのゲートに供給して生成される電流で前記データ線を駆動することを特徴とする請求項1記載の表示装置の駆動回路。

【請求項3】

前記第2電流源は、前記補正データに応じて前記選択手段で選択された1つの電圧又はソース電圧を選択する補正選択回路をさらに備えることを特徴とする請求項1記載の表示装置の駆動回路。

【請求項4】

20

前記第 2 電源は、重み付けされた複数の電流源で構成されることを特徴とする請求項 1 記載の表示装置の駆動回路。

【請求項 5】

前記複数のデータ線に応じて設けられる複数の第 1 電流源の中から電流が最大または最小となる基準電流源を選択し、前記基準電流源と前記基準電流源以外の第 1 の電流源との電流差を補正データとして記憶する補正データ記憶手段をさらに備えることを特徴とする請求項 1 記載の表示装置の駆動回路。

【発明の詳細な説明】

【技術分野】

10

【0001】

この発明は、表示装置の駆動回路に関し、特に出力精度が要求される有機 EL など自発光型の表示装置の駆動回路に関する。

【背景技術】

【0002】

近年、携帯電話を初めとする情報電子機器が、世の中に広く用いられていることは、周知の事実である。また、情報電子機器が、その表示機器として、有機 EL など自発光型の表示装置を有していることもよく知られている。このような有機 EL など自発光型の表示装置の代表的なものの一つであるマトリクス型表示装置も、周知である。

【0003】

20

このようなマトリクス型表示装置として、例えば、図 2 1 または図 2 2 に示すような表示装置も知られている。

【0004】

図 2 1 に記載の上述した従来のマトリクス型表示装置 2 1 0 0 は、データ線駆動回路 2 1 0 3 に接続される複数のデータ線（図示していない）と、走査線側駆動回路 2 1 0 2 に接続された複数の走査線とを有し、その各交点には、液晶や有機 EL などを備える有機 EL パネル 2 1 0 1 を有する構成である。

【0005】

図 1 7 は、能動素子に TFT 1 7 0 3 を用いた TFT 液晶セル 1 7 0 1 の等価回路図で透過率を電圧で制御する。図 1 8 は、2 個の TFT (1 8 0 3 , 1 8 0 6) を使用した有機 EL セル 1 8 0 1 の等価回路図で、輝度を電圧で制御する。図 1 9 は、単純マトリクス型有機 EL セル 1 9 0 1 の等価回路図、図 2 0 は 4 個の TFT (2 0 0 3 , 2 0 0 6 , 2 0 0 8 , 2 0 0 9) を使用した有機 EL セル 2 0 0 1 の等価回路図で、輝度を電流で制御する。

30

【0006】

従来のマトリクス型表示装置の電圧制御型のデータ駆動回路 1 4 0 0 は、階調電圧発生回路 1 で発生する複数の電圧（図 1 4 を参照）を、階調電圧選択回路 2 で、画像データに応じて 1 電圧値を選択し、増幅器 4 を介してデータ線を駆動している。

【0007】

階調電圧選択回路 2 は、画像データのビット数が多くなると、ビット数に比例してそのチップ占有面積が大きくなるので、構成素子の面積を小さくするためインピーダンスが高くなる。そのため、階調電圧選択回路 2 で選択した電圧を増幅器 4 でインピーダンス変換しデータ線を駆動している。

40

【0008】

液晶表示装置では、駆動電圧範囲は 3 ~ 5 V で、画像データは、携帯電話などでは 4 ~ 6 ビットが一般的である。

【0009】

また、電流制御型のデータ駆動回路は、図 1 5 に示すような重み付けした複数の電流源 3 1 でデータ線を駆動する。

【0010】

50

表示装置のデータ駆動回路は、一般に集積化され、表示装置の水平方向のデータ線数と同じ出力端子数を有する。または、図22に示すように、1つのデータ駆動回路に複数のデータ線を並列に接続した場合には、表示装置のデータ駆動回路は、画素数/並列数の出力端子数を備え、その出力端子数は数十から数千以上になる。半導体製造装置などでは、製造ばらつきにより電圧ばらつきや電流ばらつきを生じる。

【0011】

そのため、特開平4-142591号公報には、液晶表示装置のデータ駆動回路の出力電圧ばらつきを低減するために、出力電圧ばらつきを補正するデータをあらかじめ記憶手段に記憶させておき、映像信号にクロック信号と同期した記憶手段のデータを加算した信号によって液晶を駆動することで出力電圧ばらつきを低減する方法が提案されている。

10

【発明の開示】

【発明が解決しようとする課題】

【0012】

しかしながら、特開平4-142591号公報に記載の液晶表示装置のデータ駆動回路のように、画像データと補正データを加算する方式だと以下の問題を生じる。

【0013】

液晶表示装置では、液晶の表示むらが認識できる電圧差は約5mV程度である。これは、液晶の駆動電圧範囲が3Vの場合、 $3000\text{mV} / 5\text{mV} = 600$ で9ビット(512値)以上の精度を必要とする。つまり、駆動回路の電圧ばらつきを補正するには、補正データは9ビット以上必要となる。

20

【0014】

画像データが6ビットの場合でも、加算回路以降の回路は9ビット以上となるため、データ駆動回路の回路規模が大きくなる。

【0015】

また、液晶の電圧-透過率特性(図12)や、有機ELの電圧-輝度特性(図13)は、非線型のため、電圧に応じて補正量が異なるため、単純に画像データと補正データを加算することができないので、画像データごとの補正データが必要となり、補正データ記憶回路がさらに膨大となる。

【0016】

有機EL表示装置では、輝度-電流特性に線形性があるため、複数の重み付けした電流源で駆動している。この場合、特開平4-142591号公報から容易に推測できるように、出力電流ばらつきを補正するデータをあらかじめ記憶して、電流値を補正する方法が考えられるが、重み付けした電流源は、それぞれ独立してばらつくため、単調増加性が失われる場合があり、それぞれの画像データのビットごとに補正データが必要になるため、補正データ記憶回路が膨大になる。

30

【0017】

さらに、あらかじめ駆動回路のばらつきを補正データとして記憶するために製造時点でのばらつきをROMなどに記憶することになるため、使用条件の変化(温度変化や経時変化)に対してばらつきを補正することができない。

【課題を解決するための手段】

40

【0018】

本発明の表示装置の駆動回路は、複数の走査線と、複数のデータ線と、複数の走査線と複数のデータ線との交点に有機EL素子を含む画素をマトリクス状に配置した表示装置の駆動回路において、表示装置に入力される画像データを記憶する記憶手段と、有機EL素子の輝度特性に適合するように複数の電圧を発生する電圧発生手段と、画像データに応じて、複数の電圧から1つの電圧を選択する選択手段と、データ線を駆動する少なくとも電流源を含む駆動手段とを備え、選択手段で選択された1つの電圧を電流源に供給して生成される電流でデータ線を駆動することを特徴とする。

【発明の効果】

【0019】

50

以上説明したように、本発明によれば、表示装置の縦線むらの原因であるデータ駆動回路の電圧ばらつきや電流ばらつきを、2乃至4ビット程度の少ない補正データで製造ばらつきだけでなく経時変化や温度変化によるばらつきも補正することができるため、表示むらのない良好な表示を得ることができる。

【発明を実施するための最良の形態】

【0020】

次に、本発明について図面を参照して説明する。

【0021】

図1は、本発明の第1の実施の形態の表示装置のデータ駆動回路を概略的に示すブロック図である。

10

【0022】

本発明の第1の実施の形態の表示装置のデータ駆動回路100は、複数の抵抗を直列に接続した抵抗ストリング回路(図示なし)で構成され、液晶などのガンマ特性に合わせた複数の電圧値を発生する階調電圧発生回路1と、表示装置に表示される画像データを記憶する画像データ記憶回路3と、複数のアナログスイッチ(図示なし)で構成され、階調電圧発生回路1で発生した複数の電圧値から画像データ記憶回路3に記憶されたデジタルデータに応じて、1値を選択する階調電圧選択回路2と、画像データに応じて選択された電圧を受け、所定の電圧で液晶などのデータ線を駆動する増幅器4と、増幅器4の電圧ばらつきを検出する電圧検出回路7と、増幅器4の電圧ばらつきの状態を記憶する補正データ記憶回路6と、増幅器4の出力電圧ばらつきを補正する電圧補正回路5とを備える。

20

【0023】

より詳細に説明すると、本発明の第1の実施の形態の表示装置のデータ駆動回路100の階調電圧発生回路1は、液晶などのガンマ特性に合わせた複数の電圧値を発生する回路で、複数の抵抗を直列に接続した抵抗ストリング回路(図示なし)で構成される。カラー有機EL表示装置では、赤色、緑色、青色で駆動電圧が異なるため、階調電圧発生回路1はそれぞれの色ごとに必要になる。

【0024】

本発明の第1の実施の形態の表示装置のデータ駆動回路100の階調電圧選択回路2は、階調電圧発生回路1で発生した複数の電圧値から、画像データ記憶回路3に記憶されたデジタルデータに応じて、1値選択する回路で、複数のアナログスイッチで構成される(図示なし)。画像データ記憶回路3は、周知のラッチ回路やRAMなどで構成される。

30

【0025】

画像データは、シフトレジスタ回路(図示なし)などでクロック信号などに同期して順次画像データ記憶回路3に記憶される。

【0026】

画像データに応じて選択された電圧は、増幅器4に入力され、所定の電圧で液晶などのデータ線を駆動する。

【0027】

マトリクス型表示装置では、 176×240 画素の場合、カラー表示だと176ライン \times 3(RGB)の528個のデータ線があり、データ線を駆動する回路が複数個必要になり、半導体集積回路や低温ポリシリコンなどのようにガラス基板上に回路を製造する場合、製造ばらつきにより、増幅器4の出力電圧値がばらつく。

40

【0028】

本発明では、さらに、その増幅器4の電圧ばらつきを検出する電圧検出回路7を備え、増幅器4の電圧ばらつきの状態を補正データ記憶回路6(ラッチ回路など)に記憶し、電圧補正回路5で増幅器の出力電圧ばらつきを補正する。

【0029】

次に、図2または図4を参照して、本発明の第1の実施の形態の表示装置のデータ駆動回路100の各増幅器の電圧補正の方法について、補正データが1ビットの場合の例を説明する。

50

【 0 0 3 0 】

電圧補正回路 5 は、一方の差動入力トランジスタ Q 2 に補正トランジスタ Q 3 を並列に接続し、補正データに応じて補正トランジスタ Q 3 のゲート電圧を制御して増幅器 4 のオフセット電圧を補正する。この場合の補正は増幅器のオフセット電圧を理想値にするのではなく、オフセット電圧が最大の増幅器に近づける。

【 0 0 3 1 】

補正データが 0 の場合、補正トランジスタ Q 3 のソース電圧がゲート電極に印加され補正トランジスタは非活性状態となり電流は流れない。補正データが 1 の場合、階調電圧選択回路で選択した電圧が補正トランジスタ Q 3 のゲート電極に印加され補正トランジスタは活性状態となり電流 I 3 が流れる。このように増幅器の差動段に流れる電流値を可変して増幅器のオフセット電圧を制御することができる。ここでは、補正トランジスタが 1 個の場合を例に説明したが、重み付けした複数個の補正トランジスタをトランジスタ Q 2 に並列に接続してもよい。

10

【 0 0 3 2 】

次に、増幅器 4 の電圧ばらつき検出時の回路を図 5 に示す。各増幅器の出力端子をデータ線および 2 つのスイッチに接続する。2 つのスイッチの一方は基準線 1 1 (C 1 , C 3 , C 5) に、他方は比較線 1 2 (C 2 , C 4 , C 6) に接続する。基準線 1 1 と比較線 1 2 は、図 6 に示すように A / D 変換回路 1 3 とコンパレータ 1 4 に接続する。

【 0 0 3 3 】

各増幅器の相対電圧ばらつきの検出は、すべての増幅器が同じ電圧を出力するように同一の画像データ (液晶なら灰色表示、有機 E L なら全白表示など) を画像データ記憶回路に転送する。

20

【 0 0 3 4 】

次に、コンパレータ 1 4 で、2 つの増幅器の電圧値を比較して、電圧が大きい方の増幅器を基準線 1 1 に接続するようにスイッチ制御回路 1 0 で制御する。これを (増幅器数 - 1) 回繰り返すことによって、オフセット電圧が最大の増幅器が選ばれる。コンパレータ 1 4 で、最大オフセット電圧または最小オフセット電圧となる増幅器を選択する理由は、電圧補正回路 5 の構成を簡単にするためである。

【 0 0 3 5 】

各増幅器の出力電圧値は、理想電圧値 (オフセット電圧が 0) に対してプラスまたはマイナス方向にばらつく。各増幅器の電圧ばらつきを理想電圧値に近づけるためには、2 つの差動入力段に流れる両方の電流値を可変することになり、差動入力段の両方に電圧補正回路が必要になる。

30

【 0 0 3 6 】

このように、補正データを検出する前にオフセット電圧が最大となる増幅器を選ぶことによって、一方の差動入力段に流れる電流だけを調整すればよいため電圧補正回路が簡単になる。

【 0 0 3 7 】

次に、最大オフセット電圧値となる増幅器を基準に各増幅器の出力電圧の差を A / D 変換回路 1 3 で検出し、検出したデジタルデータを補正データ記憶回路 6 に記憶する。補正データのビット数は、増幅器の電圧ばらつきの実力値と、表示むらが人間の目で認識できる電圧差の値によって決定される。

40

【 0 0 3 8 】

液晶表示装置では、約 5 m V 以下の電圧差であれば、表示むらは認識できないので、分解能を 5 m V 程度とする。製造ばらつきなどにより増幅器のオフセット電圧が最大 2 0 m V ばらつく場合、補正ビット数は 2 ビット (0 , 5 , 1 0 , 1 5 m V の 4 段階の補正量) でよい。

【 0 0 3 9 】

製造ばらつきが大きい時は、さらに補正データのビット数を増やせばよい。このように、補正データが 2 ビットでも増幅器の電圧ばらつきを十分に補正することができる。有機

50

ELでは、液晶表示装置より人間の目で表示むらが認識できる電圧差が小さいので、補正ビットは3ビット程度必要となる。

【0040】

1出力あたりの補正データを検出する時間は、増幅器の出力が安定するまでの時間が最低必要で小型の液晶パネル用では約10 μ s程度である。

【0041】

全出力の補正データを検出する時間は、(コンパレータで比較する時間+A/D変換する時間) \times 出力数になるため(10 μ s+10 μ s) \times 出力数分になる。コンパレータとA/D変換回路がそれぞれ1個の場合、20 μ s \times 528=10.56msかかるが、コンパレータとA/D変換回路をそれぞれ赤色、青色、緑色ごとにすることで3.52ms程度まで短くできる。

10

【0042】

補正データを検出するタイミングは電源投入時に、補正信号(図5のcal信号)に信号を自動的に入力することで使用条件(温度など)の変化に対して補正することができる。

【0043】

補正データ検出中の表示エラーは、有機ELなど自発光型の場合、陽極電圧の投入時間を遅らせることで回避できる。透過型液晶表示では、バックライトの点灯を遅らせればよい。

【0044】

反射型液晶表示装置では、補正データ検出中に表示エラーが生じる可能性があるが、走査線の駆動をすべての走査線が非選択状態で停止すれば表示されないので、電源投入から検出完了まで走査線の駆動を非選択状態で停止することで表示エラーを回避できる。補正データの検出は、電源投入時点だけでなく任意の時間にしてもよい。

20

【0045】

次に、本発明の第2の実施の形態の表示装置のデータ駆動回路について説明する。図7は、本発明の有機ELなど電流駆動型表示装置のデータ駆動回路のブロック図、図8は図7の詳細図で、補正データが2ビットの場合を例に説明する。

【0046】

本発明の第2の実施の形態の表示装置のデータ駆動回路と従来技術との違いは、データ線を駆動する電流源が1つである点である(以下この電流源を主電流源と呼ぶ)。

30

【0047】

本発明の第2の実施の形態の表示装置のデータ駆動回路の主電流源21は、図8に示すような1個のトランジスタ(21-1)で構成され、主電流源21の電流値I \times は、トランジスタ(21-1)に印加するゲート電圧で制御される。従来、複数の電流源で駆動していたため、単調増加性の確保が難しかったが、電流源を1つにすることで単調増加性が確保される。

【0048】

有機ELでは、輝度と電流は線形性があるが、輝度と電圧は非線形であるため、階調電圧発生回路1で有機ELの輝度特性に合うように複数の電圧値を発生させ、階調電圧選択回路2で1値選択して電流源に印加する。

40

【0049】

本発明には、主電流源の電流ばらつきを補正するために重み付けした複数の補正電流源23があり、主電流源の電流ばらつきを電流検出回路24で検出し、補正データで補正電流源23を制御しデータ線に流れる電流値を補正する。

【0050】

補正データが0の場合、図8の補正選択回路22のスイッチ端子(22-1、22-3)側に接続することで、補正電流源23のトランジスタ(23-1)およびトランジスタ(23-1)のそれぞれのゲートにソース電圧が印加され電流源は非活性状態となる。補正データが1の場合、図8の補正選択回路22のスイッチ端子(22-2、22-4)側

50

に接続することで、補正電流源 23 のランジスタ (23 - 1) およびトランジスタ (23 - 1) のそれぞれのゲートに階調電圧選択回路 2 で選択した電圧が印加され、補正電流源 23 は活性状態となり、主電流源 21 に対して所定の率の電流値が流れる。

【0051】

補正電流源 23 の電流値は、主電流源 21 の電流値に対し数%になるように設定される。主電流源 21 のドレインと補正電流源 23 のドレインはデータ線にそれぞれ接続されており、主電流源 21 の電流と補正電流源 23 の電流を加算することで、補正された電流値でデータ線を駆動する。

【0052】

次に、補正データの検出方法について説明する。ここでも第 1 の実施の形態と同様に、最大電流値となる主電流源をコンパレータ 13 で選択し、最大電流値となる主電流源に対して各主電流源の電流ばらつき状態を補正データとして記憶する。

10

【0053】

このように最大電流値の主電流源を基準に他の主電流源の電流値を補正することで、主電流源の電流値に補正電流源の電流値を加算するだけ (減算する回路がいない) なので補正電流源の回路構成が簡単になる。有機 EL の陽極、陰極が逆になる場合は、最小電流値となる主電流源を基準にし、補正電流源で電流値を減算すればよい。

【0054】

次に、補正データのビット数について説明する。電流駆動型の有機 EL 表示装置で、1 階調あたり 20 nA 程度流す場合、人間の目で表示むらが認識できない程度に電流値を補正するには、分解能を少なくとも 10 nA 程度にする必要がある。

20

【0055】

画像データが 6 ビット (64 階調表示) では、最大電流 $20 \text{ nA} \times 64 = 1,280 \text{ nA}$ の電流を流すことになるが、電流ばらつきは 5% 以上ばらつくことがある。

【0056】

これを補正するには、補正データを 3 ビットで分解能を主電流源の電流値の 1% (12.8 nA) 程度にすれば、0~7% の範囲 (8 段階) で補正が可能である。電流ばらつきが 7% 以上の場合、補正データのビット数を増やすか、分解能を 1% 以上にするなど変更すればよい。

【0057】

補正電流源が複数のトランジスタから構成されるので、補正電流源の単調増加性が失われる可能性があるが、主電流源の電流ばらつき量 ($1,280 \text{ nA} \times 5\% = 64 \text{ nA}$) に比べれば、補正電流源の電流ばらつき量 ($1,280 \text{ nA} \times 7\% \times 5\% = 4.48 \text{ nA}$) は小さく、人間の目で表示むらが認識できない電流値となるので問題ない。

30

【0058】

次に、本発明の第 3 の実施の形態の表示装置のデータ駆動回路について説明する。図 9 は、本発明の有機 EL など電流駆動型表示装置の別のデータ駆動回路の詳細図である。

【0059】

本発明の第 3 の実施の形態の表示装置のデータ駆動回路と本発明の第 2 の実施の形態の表示装置のデータ駆動回路との違いは、主電流源と補正電流源のゲート電圧をスイッチ 26 とコンデンサ 25 で構成するサンプル・ホールド回路に保持する点である。

40

【0060】

本発明の第 2 の実施の形態の表示装置のデータ駆動回路は、各駆動回路ごとに階調電圧選択回路で選択した電圧を電流源のゲートに印加していたが、サンプル・ホールド回路にすることで、階調電圧を保持することができ、各駆動回路ごとあった画像データ記憶回路および階調電圧選択回路の削減ができる。

【0061】

本発明の第 2 の実施の形態の表示装置のデータ駆動回路例に比べ、本発明の第 3 の実施の形態の表示装置のデータ駆動回路では、サンプル・ホールド回路自体の電圧ばらつきが発生するため電流ばらつきが大きくなるが、サンプル・ホールド回路の電圧ばらつきによ

50

る主電流源の電流ばらつきも本発明で同時に補正することができる。この場合、補正データのビット数を4ビット程度にすればよい。

【図面の簡単な説明】

【0062】

【図1】本発明の第1の実施の形態の表示装置の第1のデータ駆動回路の構成を示すブロック図である。

【図2】図1に記載の本発明の第1の実施の形態の表示装置の第1のデータ駆動回路の電圧補正回路の詳細図である。

【図3】本発明の第1の実施の形態の表示装置の第2のデータ駆動回路の構成を示すブロック図である。

【図4】図3に記載の本発明の第1の実施の形態の表示装置の第2のデータ駆動回路の電圧補正回路の詳細図である。

【図5】本発明の第1の実施の形態の表示装置のデータ駆動回路の増幅器の電圧ばらつきを検出する回路図である。

【図6】本発明の第1の実施の形態の表示装置のデータ駆動回路の電圧検出回路の詳細図である。

【図7】本発明の第2の実施の形態の表示装置のデータ駆動回路の構成を示すブロック図である。

【図8】本発明の第2の実施の形態の表示装置のデータ駆動回路の構成を示すブロック図の詳細図である。

【図9】本発明の第3の実施の形態の表示装置のデータ駆動回路の構成を示すブロック図の詳細図である。

【図10】本発明の実施の形態の表示装置のデータ駆動回路の電流源の電流ばらつきを検出する電流検出回路図である。

【図11】本発明の実施の形態の表示装置のデータ駆動回路の電流源の電流検出回路の詳細図である。

【図12】液晶の透過率 - 電圧特性図である。

【図13】有機EL液晶の輝度 - 電圧特性図である。

【図14】従来のデータ線駆動回路（電圧駆動型）のブロック図である。

【図15】従来のデータ線駆動回路（電流駆動型）のブロック図である。

【図16】液晶表示装置データ線駆動回路の補正手段のブロック図である。

【図17】TFT液晶セルの等価回路図である。

【図18】有機ELセルの第1の等価回路図である。

【図19】有機ELセルの第2の等価回路図である。

【図20】有機ELセルの第3の等価回路図である。

【図21】従来の表示装置の第1のマトリクス型表示装置略図である。

【図22】従来の表示装置の第2のマトリクス型表示装置略図である。

【符号の説明】

【0063】

- 1 階調電圧発生回路
- 2 階調電圧選択回路
- 3 画像データ記憶回路
- 4 増幅器
- 5 電圧補正回路
- 6 補正データ記憶回路
- 7 電圧検出回路
- 9 選択スイッチ
- 10 SW制御回路
- 11 基準線
- 12 比較線

10

20

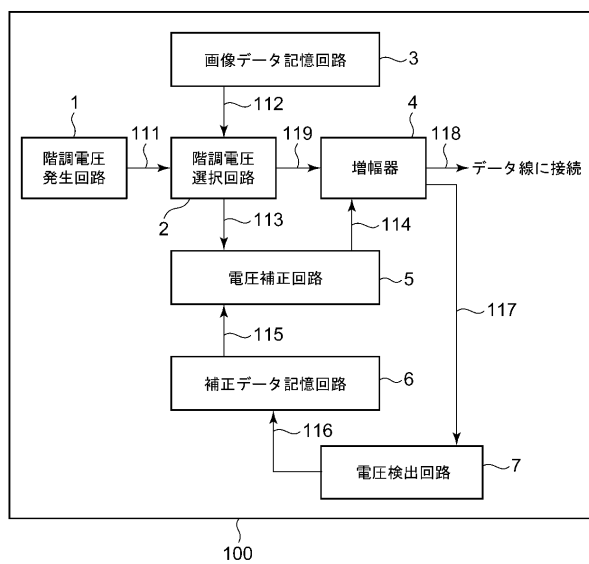
30

40

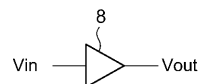
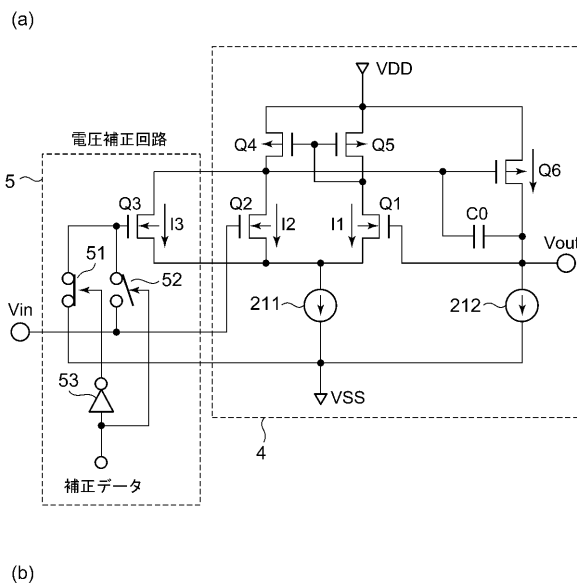
50

- 1 3 A / D 変換回路
- 1 4 コンパレータ
- 2 1 主電流
- 2 2 補正選択回路
- 2 3 補正電流源
- 1 0 0 , 3 0 0 , 7 0 0 , 1 4 0 0 表示装置のデータ駆動回路

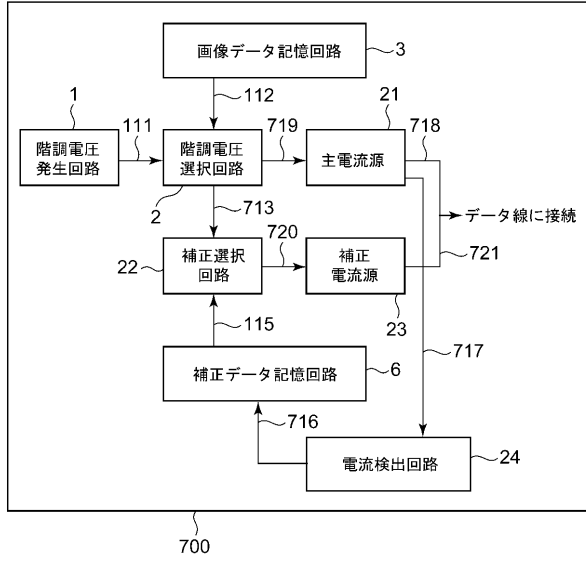
【 図 1 】



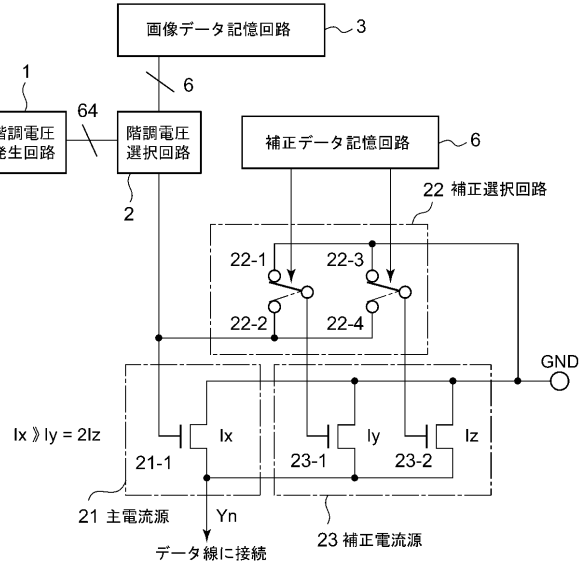
【 図 2 】



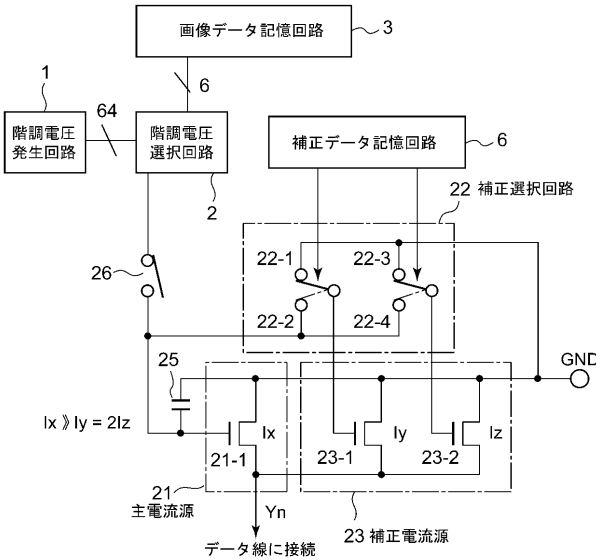
【図7】



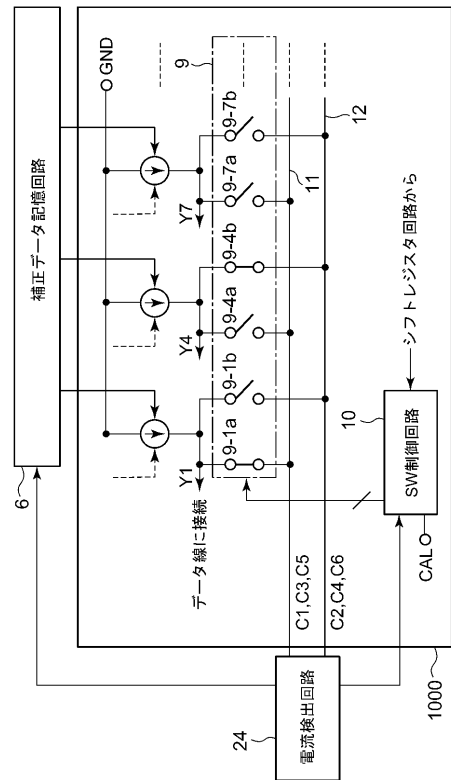
【図8】



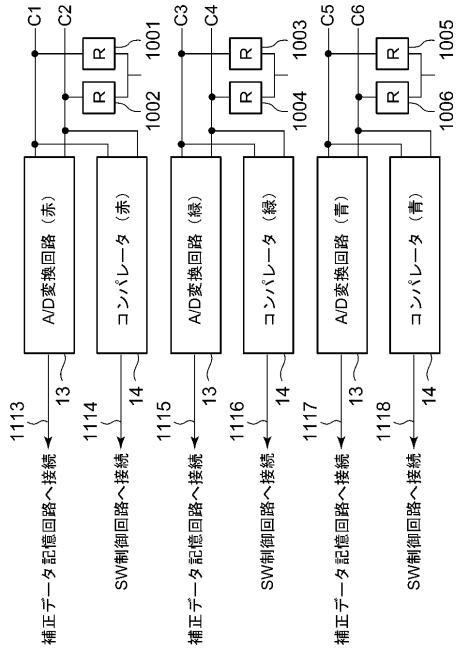
【図9】



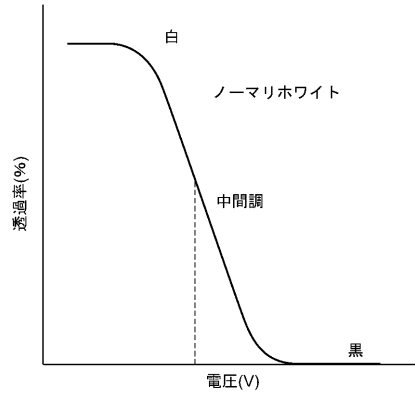
【図10】



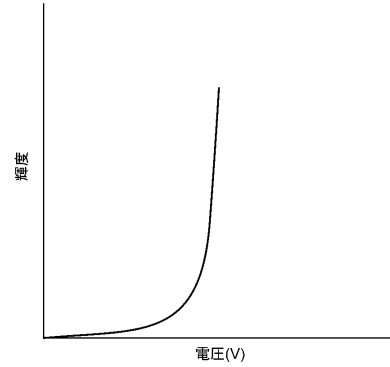
【図11】



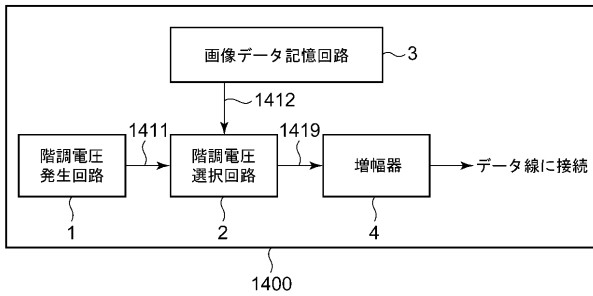
【図12】



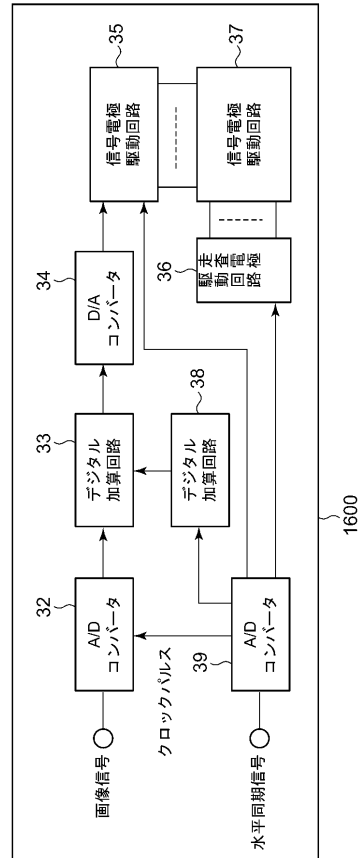
【図13】



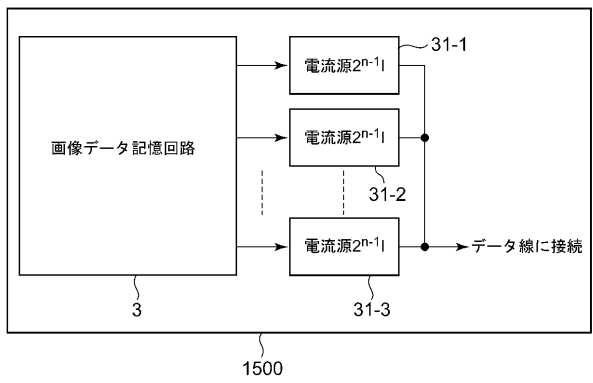
【図14】



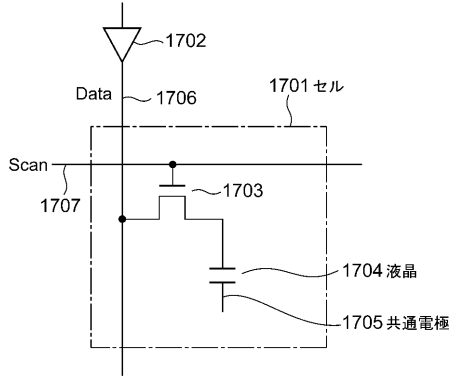
【図16】



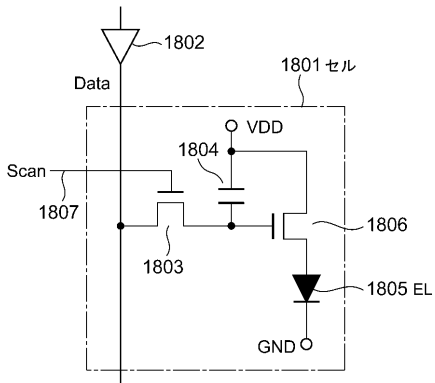
【図15】



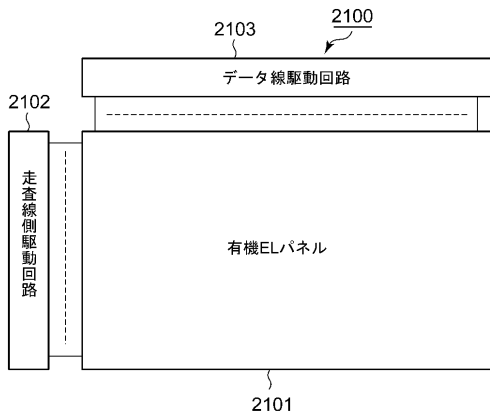
【図17】



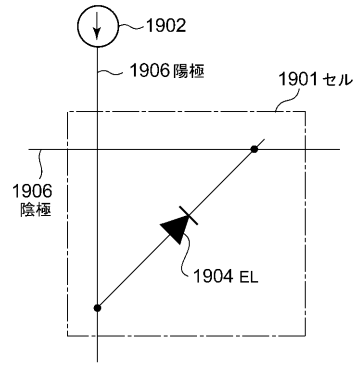
【図18】



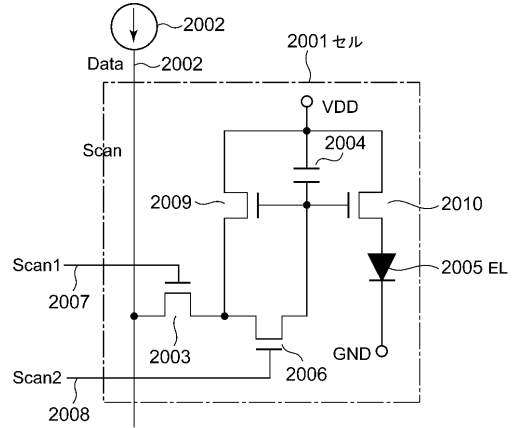
【図21】



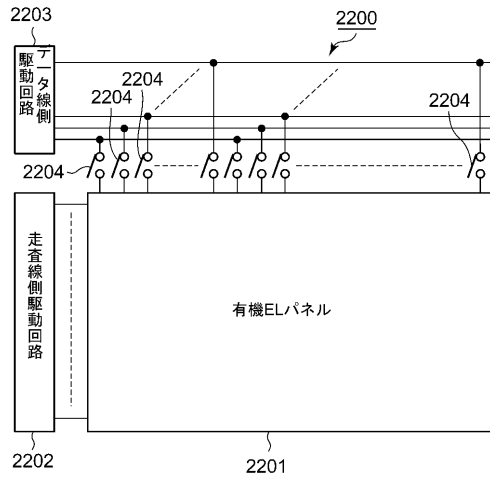
【図19】



【図20】



【図22】



フロントページの続き

(51) Int.Cl.

F I

G 0 9 G 3/20 6 3 1 R

G 0 9 G 3/20 6 2 3 F

G 0 9 G 3/20 6 2 3 B

H 0 5 B 33/14 A

(56) 参考文献 特開平 1 1 - 3 3 8 5 6 1 (J P , A)

特開 2 0 0 2 - 0 1 4 6 5 6 (J P , A)

特開 2 0 0 0 - 1 9 4 4 2 8 (J P , A)

(58) 調査した分野(Int.Cl. , DB名)

G 0 9 G 3 / 3 0

G 0 9 G 3 / 2 0

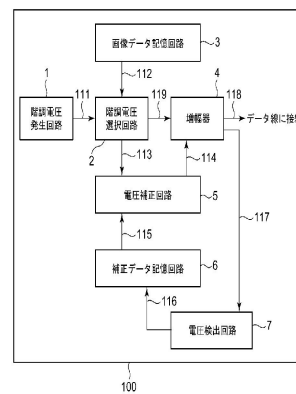
H 0 1 L 5 1 / 5 0

专利名称(译)	显示装置的驱动电路		
公开(公告)号	JP3949697B2	公开(公告)日	2007-07-25
申请号	JP2006000259	申请日	2006-01-04
[标]申请(专利权)人(译)	NEC微系统有限公司		
申请(专利权)人(译)	NEC微系统有限公司		
当前申请(专利权)人(译)	NEC电子公司		
[标]发明人	橋本義春		
发明人	橋本 義春		
IPC分类号	G09G3/30 G09G3/20 H01L51/50		
FI分类号	G09G3/30.K G09G3/20.611.H G09G3/20.641.D G09G3/20.612.F G09G3/20.631.V G09G3/20.631.R G09G3/20.623.F G09G3/20.623.B H05B33/14.A G09G3/3216 G09G3/3241 G09G3/3266 G09G3/3275 G09G3/3283 G09G3/3291		
F-TERM分类号	3K007/AB17 3K007/BA06 3K007/DB03 3K007/GA00 3K007/GA04 3K107/AA01 3K107/BB01 3K107/CC02 3K107/CC11 3K107/CC21 3K107/CC33 3K107/HH04 5C080/AA06 5C080/AA10 5C080/BB05 5C080/CC03 5C080/DD05 5C080/DD22 5C080/DD29 5C080/FF01 5C080/GG12 5C080/HH09 5C080/JJ02 5C080/JJ03 5C080/JJ05 5C380/AA01 5C380/AB05 5C380/AB06 5C380/AB09 5C380/AB19 5C380/AB24 5C380/AB34 5C380/AC11 5C380/BA11 5C380/BA37 5C380/BA42 5C380/BB03 5C380/BB04 5C380/BB05 5C380/BB15 5C380/BB16 5C380/BD04 5C380/BD05 5C380/CA04 5C380/CA08 5C380/CA10 5C380/CA12 5C380/CA13 5C380/CA17 5C380/CA24 5C380/CA33 5C380/CA51 5C380/CA57 5C380/CB01 5C380/CC02 5C380/CC11 5C380/CC62 5C380/CC63 5C380/CD012 5C380/CD014 5C380/CE04 5C380/CE05 5C380/CE08 5C380/CF01 5C380/CF02 5C380/CF07 5C380/CF09 5C380/CF21 5C380/CF28 5C380/CF41 5C380/CF49 5C380/CF51 5C380/CF61 5C380/DA02 5C380/DA06 5C380/DA39 5C380/FA02 5C380/FA03 5C380/FA28		
代理人(译)	塔萨·托库马		
其他公开文献	JP2006126865A		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供能够获得优异显示而没有显示不均匀的显示装置的驱动电路。ZOLUTION：包括多条扫描线，多条数据线和包括在多条扫描线和多条数据线的交叉点处以矩阵排列的有机EL元件的像素的显示装置的驱动电路配备有存储装置存储输入到显示装置的图像数据的装置，产生多个电压以匹配有机EL元件的亮度特性的电压产生装置，从多个电压中选择一个电压的选择装置，根据图像数据和驱动装置至少包括驱动数据线的电流源，其特征在于，由选择装置选择的一个电压被提供给电流源以用产生的电流驱动数据线。Z

【图1】



【图2】

