

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2004-318153
(P2004-318153A)

(43) 公開日 平成16年11月11日(2004.11.11)

(51) Int.CI.⁷**G09G 3/30****G09G 3/20****H05B 33/14**

F 1

G09G 3/30

J

テーマコード(参考)

3K007

G09G 3/20

611A

5C080

G09G 3/20

611D

G09G 3/20

612T

G09G 3/20

612U

審査請求 未請求 請求項の数 8 O L (全 11 頁) 最終頁に続く

(21) 出願番号

特願2004-119242(P2004-119242)

(22) 出願日

平成16年4月14日(2004.4.14)

(31) 優先権主張番号

2003-023713

(32) 優先日

平成15年4月15日(2003.4.15)

(33) 優先権主張国

韓国(KR)

(71) 出願人 302034835

サムスンオーディオ株式会社

大韓民国蔚山広域市蔚州郡三南面加川里8

18

(74) 代理人 100076428

弁理士 大塚 康徳

(74) 代理人 100112508

弁理士 高柳 司郎

(74) 代理人 100115071

弁理士 大塚 康弘

(74) 代理人 100116894

弁理士 木村 秀二

(72) 発明者 川島 進吾

神奈川県相模原市下九沢1120番地

最終頁に続く

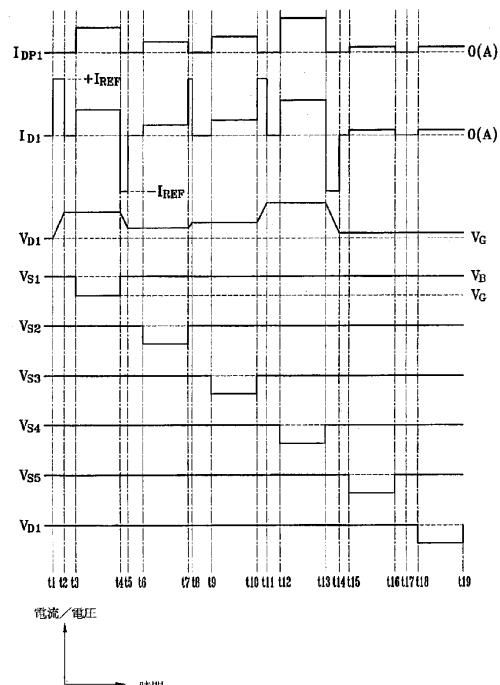
(54) 【発明の名称】電界発光ディスプレイパネルの駆動方法及び装置

(57) 【要約】

【課題】効率的にブーティングが行われる電界発光ディスプレイパネルの駆動方法及び装置を提供する。

【解決手段】データ電極ラインと走査電極ラインとがそれぞれ所定間隔をおいて互いに交差するように形成されて、この交差領域に電界発光セルが形成される電界発光ディスプレイパネルについて、現在の水平駆動時間のディスプレイデータ信号のそれとその次の水平駆動時間のディスプレイデータ信号との変化ベクトルに対応するブーティング電流を前記その次の水平駆動時間の初期にデータ電極ラインのそれぞれに印加する電界発光ディスプレイパネルの駆動方法及び装置である。ここで、ブーティング電流の瞬時値が常にほぼ一定であり、ブーティング電流のそれぞれの印加時間が現在の水平駆動時間のディスプレイデータ信号のそれとその次の水平駆動時間のディスプレイデータ信号のそれぞれとの変化量に比例する。

【選択図】図6



【特許請求の範囲】**【請求項 1】**

データ電極ラインと走査電極ラインとがそれぞれ所定間隔をおいて互いに交差するよう
に形成され、その交差領域に電界発光セルが形成された電界発光ディスプレイパネルにつ
いて、現在の水平駆動時間のディスプレイデータ信号のそれぞれとその次の水平駆動時間
のディスプレイデータ信号それぞれとの変化ベクトルに対応するブーティング電流を前記
その次の水平駆動時間の初期に前記データ電極ラインのそれぞれに印加する電界発光ディ
スプレイパネルの駆動方法において、

前記ブーティング電流の瞬時値が常にほぼ一定であり、前記ブーティング電流のそれ
ぞれの印加時間が現在の水平駆動時間のディスプレイデータ信号のそれぞれとその次の水平
駆動時間のディスプレイデータ信号のそれぞれとの変化量に比例していることを特徴とする
電界発光ディスプレイパネルの駆動方法。

【請求項 2】

現在の水平駆動時間のディスプレイデータ信号よりその次の水平駆動時間のディスプレイ
データ信号が大きい場合は、前記ブーティング電流の方向が前記電界発光セルに対して
順方向であり、

現在の水平駆動時間のディスプレイデータ信号よりその次の水平駆動時間のディスプレイ
データ信号がより小さい場合は、前記ブーティング電流の方向が前記電界発光セルに対
して逆方向であることを特徴とする請求項 1 に記載の電界発光ディスプレイパネルの駆動
方法。

【請求項 3】

現在の水平駆動時間のディスプレイデータ信号とその次の水平駆動時間のディスプレイ
データ信号とが同じである場合は、前記ブーティング電流を印加しないことを特徴とする
請求項 2 に記載の電界発光ディスプレイパネルの駆動方法。

【請求項 4】

データ電極ラインと走査電極ラインとがそれぞれ所定間隔をおいて互いに交差するよう
に形成され、その交差領域に電界発光セルが形成される電界発光ディスプレイパネルに関
し、現在の水平駆動時間のディスプレイデータ信号のそれぞれとその次の水平駆動時間の
ディスプレイデータ信号のそれぞれとの変化ベクトルに対応するブーティング電流を前記
その次の水平駆動時間の初期に前記データ電極ラインのそれぞれに印加する電界発光ディ
スプレイパネルの駆動装置において、

前記ブーティング電流の瞬時値が常にほぼ一定であり、前記ブーティング電流のそれ
ぞれの印加時間が現在の水平駆動時間のディスプレイデータ信号のそれぞれとその次の水平
駆動時間のディスプレイデータ信号のそれぞれとの変化量に比例していることを特徴とする
電界発光ディスプレイパネルの駆動装置。

【請求項 5】

前記データ電極ラインの信号入力端に連結され、入力されるスイッチング制御信号によ
りディスプレイデータ信号に対応するデータ電流信号を生成して前記データ電極ラインに
印加し、それぞれの水平駆動周期の初期に前記ブーティング電流を前記データ電極ライン
に印加するデータ駆動部と、

入力されるスイッチング制御信号による走査駆動信号を前記走査電極ラインのそれぞ
れに順次印加する走査駆動部と、

前記データ駆動部に前記ディスプレイデータ信号及び前記スイッチング制御信号を入
力し、前記走査駆動部にスイッチング制御信号を入力する制御部とを含む請求項 4 に記載
の電界発光ディスプレイパネルの駆動装置。

【請求項 6】

前記データ駆動部が、

前記制御部からのディスプレイデータ信号を周期的に保持する一方、現在の水平駆動時
間のディスプレイデータ信号のそれぞれとその次の水平駆動時間のディスプレイデータ信
号のそれぞれとを周期的に出力するラッチ回路と、

10

20

30

40

50

前記ラッチ回路からの現在の水平駆動時間のディスプレイデータ信号のそれぞれを前記データ電流信号に変換するデジタル・アナログ変換器と、

前記ラッチ回路からの現在の水平駆動時間のディスプレイデータ信号のそれぞれとその次の水平駆動時間のディスプレイデータ信号のそれぞれとを比較して前記ブーティング電流を前記データ電極ラインに印加し、前記デジタル・アナログ変換器からのデータ電流信号を前記データ電極ラインに印加する出力回路とを含む請求項5に記載の電界発光ディスプレイパネルの駆動装置。

【請求項7】

前記ラッチ回路が、

水平同期信号に従って、自己が保持しているディスプレイデータ信号を出力し、前記制御部からのディスプレイデータ信号を保持する($n+1$)データレジスタと、10

前記水平同期信号に従って、自己が保持しているディスプレイデータ信号を出力し、前記($n+1$)データレジスタそれぞれからのディスプレイデータ信号を保持する n データラッチとを含む請求項6に記載の電界発光ディスプレイパネルの駆動装置。

【請求項8】

前記出力回路が、

前記ラッチ回路からの現在の水平駆動時間のディスプレイデータ信号のそれぞれとその次の水平駆動時間のディスプレイデータ信号のそれぞれとを比較し、増加又は減少を示す増減信号、及び増減量を示す増減量信号を発生するデジタル比較器と、

その瞬時値が常にほぼ一定であり、前記デジタル比較器からの増減信号に従って極性が変わるブーティング電流を出力する電流源と、20

前記電流源のそれぞれから出力されるブーティング電流のそれをスイッチングするブーティング電流スイッチと、

前記デジタル比較器からの増減量信号のそれに従って前記ブーティング電流スイッチのそれぞれの動作タイミングを制御するタイミング信号発生器と、

前記ブーティング電流スイッチの出力信号と前記デジタルアナログ変換器からの出力信号とを交互に選択し、選択した出力信号を前記データ電極ラインに印加する出力電流スイッチとを含む請求項6に記載の電界発光ディスプレイパネルの駆動装置。25

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、電界発光ディスプレイパネルの駆動法及び装置に係り、より詳細には、データ電極ラインと走査電極ラインとが所定間隔をおいて互いに交差するように形成され、その交差領域に電界発光セルが形成される電界発光ディスプレイパネルの駆動法及び装置に関する。

【背景技術】

【0002】

図1に示すように、一般的な電界発光ディスプレイ装置は、電界発光ディスプレイパネル2及び駆動装置を含む。駆動装置は、制御部21、走査駆動部6及びデータ駆動部5を含む。40

【0003】

電界発光ディスプレイパネル2では、データ電極ライン3と走査電極ライン4とがそれぞれ所定間隔をおいて互いに交差するように形成され、その交差領域に電界発光セル1が形成される。

【0004】

制御部21は、外部から入力される映像信号 S_{IM} を処理し、データ駆動部5にデータ制御信号 S_{DA} を印加し、走査駆動部6に走査制御信号 S_{SC} を印加する。ここで、データ制御信号 S_{DA} はディスプレイデータ信号及びスイッチング制御信号を含み、走査制御信号 S_{SC} はスイッチング制御信号を意味する。

【0005】

30

40

50

データ電極ライン3の信号入力端に連結されたデータ駆動部5は、制御部21からのスイッチング制御信号により制御部21からのディスプレイデータ信号に対応するデータ電流信号を生成してデータ電極ライン3に印加する。

【0006】

走査電極ライン4の信号入力端に連結された走査駆動部6は、制御部21から入力されるスイッチング制御信号による走査駆動信号を走査電極ライン4それぞれに順次印加する。

【0007】

図2に示すように、図1の電界発光ディスプレイ装置のデータ駆動部5は、インターフェース30、ラッチ回路31、デジタル・アナログ変換器(D/A)32及び出力回路33を含む。
10

【0008】

制御部21からインターフェース30を通じて入力される水平同期信号H_{S Y N C}に従つて動作するラッチ回路31は、制御部21からインターフェース30を通じて入力されるディスプレイデータ信号D_{D A}を周期的に格納する一方、現在の水平駆動時間のディスプレイデータ信号それぞれとその次の水平駆動時間のディスプレイデータ信号それぞれとを周期的に出力する。

【0009】

D/A32は、ラッチ回路31からの現在の水平駆動時間のディスプレイデータ信号それをデータ電流信号に変換する。出力回路33は、D/A32からのディスプレイデータ信号によるデータ出力信号I_{D 1}ないしI_{D m}をデータ電極ライン3に印加する。
20

【0010】

前記のような一般的な電界発光ディスプレイ装置において、水平駆動時間の初期ごとにブーティング電流をデータ電極ライン3に印加して駆動速度を向上させる技術(特許文献1参照)や、データの増減により前記ブーティング電流を制御して消費電力を減らす技術(特許文献2参照)が知られている。このような技術に基づく一般的な駆動装置及び方法を次に説明する。

【0011】

図1ないし3を参照して説明すると、図2のデータ駆動部5のラッチ回路31は、一般的に(n+1)データレジスタ31_{R 1}ないし31_{R m}及びnデータラッチ31_{L 1}ないし31_{L m}を含む。また、図2のデータ駆動部5の出力回路33は、一般的にデジタル比較器33_{C 1}ないし33_{C m}、D/A33_{D 1}ないし33_{D m}及び出力電流スイッチS₁ないしS_mを含む。
30

【0012】

(n+1)データレジスタ31_{R 1}ないし31_{R m}は、水平同期信号H_{S Y N C}に従つて、それらが保持しているディスプレイデータ信号を出力し、制御部21からインターフェース30を通じて入力されるディスプレイデータ信号D_{n+1}を保持する。nデータラッチ31_{L 1}ないし31_{L m}は、水平同期信号H_{S Y N C}に従つて、それらが保持しているディスプレイデータ信号を出力し、(n+1)データレジスタ31_{R 1}ないし31_{R m}のそれぞれからのディスプレイデータ信号D_nを保持する。
40

【0013】

D/A32₁ないし32_mは、ラッチ回路31のnデータラッチ31_{L 1}ないし31_{L m}からの現在の水平駆動時間のディスプレイデータ信号D_nのそれをデータ電流信号I_{D P 1}ないしI_{D P m}に変換する。

【0014】

出力回路33のデジタル比較器33_{C 1}ないし33_{C m}は、nデータラッチ31_{L 1}ないし31_{L m}からの現在の水平駆動時間のディスプレイデータ信号D_nと(n+1)データレジスタ31_{R 1}ないし31_{R m}からの次の水平駆動時間のディスプレイデータ信号D_{n+1}とを比較し、その結果としてのブーティングデータ信号を発生する。D/A33_{D 1}ないし33_{D m}は、デジタル比較器33_{C 1}ないし33_{C m}からのブーティングデータ
50

信号をアナログ信号に変換してブーティング電流 I_{B_1} ないし I_{B_m} を出力する。出力電流スイッチ S_1 ないし S_m は、出力回路 33 の D/A 33_{D1} ないし 33_{Dm} からの出力信号 I_{B_1} ないし I_{B_m} と D/A 32₁ ないし 32_m からの出力信号 I_{D_P1} ないし I_{D_Pm} とを交互に選択して、選択した出力信号をデータ出力信号 I_{D_1} ないし I_{D_m} としてデータ電極ライン 3 に印加する。

【0015】

図 3 及び 4 を参照して図 3 のデータ駆動部を有する一般的な電界発光ディスプレイ装置の駆動方法を説明する。図 4において、参照符号 I_{D_P1} はいずれか 1 つの D/A 32₁ からのデータ電流信号を、 I_{D_1} は D/A 32₁ に対応する出力電流スイッチ S_1 からデータ電極ライン（図 1 の 3a）に印加されるデータ出力信号を、 V_{D_1} はデータ電極ライン（図 1 の 3a）に印加されるデータ電圧信号を、そして V_{S_1} ないし V_{S_6} は走査電極ライン（図 1 の 4）に印加される走査電圧信号をそれぞれ示している。
10

【0016】

データ出力信号 I_{D_1} を参照すれば、現在の水平駆動時間のディスプレイデータ信号 D_n とその次の水平駆動時間のディスプレイデータ信号 D_{n+1} の変化ベクトルに対応するブーティング電流がその次の水平駆動時間の初期にデータ電極ライン（図 1 の 3a）に印加される。ここで、ブーティング電流の瞬時値は、データ電流信号 I_{D_P1} の増減量に比例する。これと関連し、第 1 及び第 2 水平駆動周期 $t_1 \sim t_3$, $t_1 \sim t_3$ を代表して説明する。
20

【0017】

第 1 水平駆動周期 $t_1 \sim t_3$ のブーティング時間 $t_1 \sim t_2$ では、その走査時間 $t_2 \sim t_3$ におけるデータ電流信号 I_{D_P1} がそれ以前の走査時間（図示せず）におけるデータ電流信号 I_{D_P1} より大きいので、その差分に比例した正のブーティング電流がデータ電極ライン（図 1 の 3a）に印加される。

【0018】

第 2 水平駆動周期 $t_1 \sim t_3$ のブーティング時間 $t_3 \sim t_5$ では、その走査時間 $t_4 \sim t_5$ におけるデータ電流信号 I_{D_P1} がそれ以前の走査時間 $t_2 \sim t_3$ におけるデータ電流信号 I_{D_P1} より小さいので、その差分に比例した負のブーティング電流がデータ電極ライン（図 1 の 3a）に印加される。
30

【0019】

従って、前記のような一般的な駆動装置及び方法によれば、ブーティング電流により駆動速度が向上されうる。しかし、ブーティング電流の瞬時値がデータ電流信号 I_{D_P1} の増減量に比例するので、データ電流信号 I_{D_P1} の増減量が非常に大きい場合にはブーティング電流の瞬時値が非常に大きくなり、走査されない電界発光セルを発光させる原因となるクロストークが生じ、また、消費電力が増えるといった問題点がある。
30

【特許文献 1】米国特許第 6,531,827 号公報

【特許文献 2】ヨーロッパ特許公開第 1,091,340 号公報

【発明の開示】

【発明が解決しようとする課題】

【0020】

本発明の目的は、電界発光ディスプレイパネルの駆動方法及び装置において、水平駆動周期の初期に高速動作のためのブーティング電流を効率的に印加することにより、走査されない電界発光セルを発光させるようなクロストークの発生を防止し、消費電力を減らすところにある。
40

【課題を解決するための手段】

【0021】

前記目的をなすための本発明は、データ電極ラインと走査電極ラインとがそれぞれ所定間隔をおいて互いに交差するように形成され、前記交差領域に電界発光セルが形成される電界発光ディスプレイパネルに関し、現在の水平駆動時間のディスプレイデータ信号のそれぞれとその次の水平駆動時間のディスプレイデータ信号のそれぞれとの変化ベクトルに
50

対応するブーティング電流を前記その次の水平駆動時間の初期に前記データ電極ラインのそれに印加する電界発光ディスプレイパネルの駆動方法及び装置である。ここで、前記ブーティング電流の瞬時値が常にほぼ一定であり、前記ブーティング電流のそれぞれの印加時間が現在の水平駆動時間のディスプレイデータ信号のそれとその次の水平駆動時間のディスプレイデータ信号のそれとの変化量に比例する。

【発明の効果】

【0022】

本発明の前記電界発光ディスプレイパネルの駆動法及び装置によれば、前記ブーティング電流による必要電力が印加時間により調整されて前記ブーティング電流の瞬時値が常にほぼ一定となる。従って、前記ブーティング電流の瞬時値の過度な上昇を制限できるので、走査されない電界発光セルを発光させるようなクロストークの発生を防止し、また、消費電力を減らすことができる。10

【発明を実施するための最良の形態】

【0023】

以下、添付図面を参照して本発明による望ましい実施形態を詳細に説明する。

【0024】

すでに説明された図1及び2の一般的な駆動装置の基本的な構成及び動作は本発明の駆動装置にも同様に適用されるので、その説明が省略される。

【0025】

図1、2及び5を参照して説明すると、本発明の望ましい実施形態では、図2のデータ駆動部5のラッチ回路31を置き換えるラッチ回路51が、典型的には、(n+1)データレジスタ51R₁ないし51R_m及びnデータラッチ51L₁ないし51L_mを含む。20また、図2のデータ駆動部5の出力回路33を置き換える出力回路53は、デジタル比較器53c₁ないし53c_m、電流源(CS)53s₁ないし53s_m、ブーティング電流スイッチS_B₁ないしS_B_m、TG53T₁ないし53T_m、出力電流スイッチS₁ないしS_mを含む。

【0026】

(n+1)データレジスタ51R₁ないし51R_mは、水平同期信号H_{SYN}Cに従って、それらに保持されているディスプレイデータ信号を出力し、制御部21からインタフェース30を通じて入力されるディスプレイデータ信号D_{n+1}を保持する。30nデータラッチ51L₁ないし51L_mは、水平同期信号H_{SYN}Cに従って、それらに保持されているディスプレイデータ信号を出力し、(n+1)データレジスタ51R₁ないし51R_mのそれからのディスプレイデータ信号D_nを保持する。

【0027】

D/A52₁ないし52_mは、ラッチ回路51のnデータラッチ51L₁ないし51L_mからの現在の水平駆動時間のディスプレイデータ信号D_nのそれをデータ電流信号I_{D_P}₁ないしI_{D_P}_mに変換する。

【0028】

出力回路53のデジタル比較器53c₁ないし53c_mは、nデータラッチ51L₁ないし51L_mからの現在の水平駆動時間のディスプレイデータ信号D_nと(n+1)データレジスタ51R₁ないし51R_mからの次の水平駆動時間のディスプレイデータ信号D_{n+1}とを比較し、増加又は減少を示す増減信号、及び増減量を示す増減量信号を発生する。40

【0029】

CS53s₁ないし53s_mは、その瞬時値が常にほぼ一定であり、デジタル比較器53c₁ないし53c_mからの増減信号によりその極性が変わるブーティング電流を出力する。例えば、いずれか1つのデータ電極ラインに関し、現在の水平駆動時間のディスプレイデータ信号D_nに比べて次の水平駆動時間のディスプレイデータ信号D_{n+1}が大きくなる場合は、前記データ電極ラインに対応するCSは、次の水平駆動時間において正のブーティング電流を出力する。これと反対に、いずれか1つのデータ電極ラインに関し、現50

在の水平駆動時間のディスプレイデータ信号 D_n に比べて次の水平駆動時間のディスプレイデータ信号 D_{n+1} が小さい場合は、前記データ電極ラインに対応する CS は、次の水平駆動時間において負のブーティング電流を出力する。このようなブーティング電流が水平駆動時間の初期にデータ電極ライン（図 1 の 3）のそれぞれに印加されるので、電界発光セル 1 の寄生キャパシタンスが作用するにもかかわらず、電界発光セル 1 の電圧印加速度、すなわち駆動速度を速くすることができる。

【0030】

ブーティング電流スイッチ S_{B_1} ないし S_{B_m} は、CS53_{S1} ないし S_{3m} のそれから出力されるブーティング電流 I_{B_1} ないし I_{B_m} のそれぞれをスイッチングする。
10

【0031】

TG53_{T1} ないし S_{3Tm} は、デジタル比較器 53_{C1} ないし S_{3Cm} からの増減量信号のそれに従ってブーティング・電流スイッチ S_{B_1} ないし S_{B_m} のそれぞれの動作タイミングを制御する。より詳細には、TG53_{T1} ないし S_{3Tm} は、それぞれの水平駆動周期の初期（図 6 の $t_1 \sim t_3$, $t_4 \sim t_6$, $t_7 \sim t_9$, $t_{10} \sim t_{12}$, $t_{13} \sim t_{15}$, $t_{16} \sim t_{18}$ ）において、ディスプレイデータ信号の増減量に比例した時間にブーティング・電流スイッチ S_{B_1} ないし S_{B_m} とターンオンする。

【0032】

これにより、ブーティング電流 I_{B_1} ないし I_{B_m} による必要電力が印加時間により調整され、ブーティング電流 I_{B_1} ないし I_{B_m} の瞬時値が常にほぼ一定になりうる。従って、ブーティング電流 I_{B_1} ないし I_{B_m} の瞬時値の過度な上昇が制限できるので、走査されない電界発光セルが発光するようなクロストークの発生が防止され、消費電力が減りうる。
20

【0033】

出力電流スイッチ S_1 ないし S_m は、ブーティング電流スイッチ S_{B_1} ないし S_{B_m} の出力信号 I_{B_1} ないし I_{B_m} と D/A52₁ ないし S_{52m} からの出力信号 I_{D_P1} ないし I_{D_Pm} とを交互に選択肢、選択した出力信号をデータ出力信号 I_{D1} ないし I_{Dm} としてデータ電極ライン 3 に印加する。

【0034】

図 5 及び 6 を参照して図 6 のデータ駆動部を有する本発明の望ましい実施形態の電界発光ディスプレイ装置の駆動方法を説明する。図 6において、参照符号 I_{D_P1} はいずれか 1 つの D/A52₁ からのデータ電流信号を、 I_{D1} は D/A52₁ に対応する出力電流スイッチ S_1 からデータ電極ライン（図 1 の 3a）に印加されるデータ出力信号を、 V_{D1} はデータ電極ライン（図 1 の 3a）に印加されるデータ電圧信号を、そして、 V_{S1} ないし V_{S6} は走査電極ライン（図 1 の 4）に印加される走査電圧信号をそれぞれ示している。
30

【0035】

データ出力信号 I_{D1} を参照すると、現在の水平駆動時間のディスプレイデータ信号 D_n とその次の水平駆動時間のディスプレイデータ信号 D_{n+1} の変化ベクトルに対応するブーティング電流がその次の水平駆動時間の初期 $t_1 \sim t_3$, $t_4 \sim t_6$, $t_7 \sim t_9$, $t_{10} \sim t_{12}$, $t_{13} \sim t_{15}$, $t_{16} \sim t_{18}$ においてデータ電極ライン（図 1 の 3a）に印加される。これにより、電界発光セル 1 の寄生キャパシタンスが作用するにもかかわらず、電界発光セル 1 の電圧印加速度、すなわち駆動速度を速くすることができる。
40

【0036】

ここで、ブーティング電流の瞬時値 I_{REF} は常にほぼ一定であるが、ブーティング電流の印加時間 $t_1 \sim t_2$, $t_4 \sim t_5$, $t_7 \sim t_8$, $t_{10} \sim t_{11}$, $t_{13} \sim t_{14}$, $t_{16} \sim t_{17}$ はデータ電流信号 I_{D_P1} の増減量に比例する。これにより、ブーティング電流 I_{B_1} による必要電力が印加時間により調整されてブーティング電流 I_{B_1} の瞬時値が常にほぼ一定になりうる。従って、ブーティング電流 I_{B_1} の瞬時値の過度な上昇が制限されうるので、走査されない電界発光セルが発光するようなクロストークの発生が防
50

止され、消費電力が減りうる。これと関連し、第1及び第2水平駆動周期 $t_1 \sim t_4$, $t_4 \sim t_7$ を代表して説明する。

【0037】

第1水平駆動周期 $t_1 \sim t_4$ の初期 $t_1 \sim t_3$ では、その走査時間 $t_3 \sim t_4$ におけるデータ電流信号 I_{D_P1} がそれ以前の走査時間（図示せず）におけるデータ電流信号 I_{D_P1} より大きくなる。それにより、正の瞬時値 $+I_{REF}$ のブーティング電流がデータ電極ライン（図1の3a）に印加され、その印加時間 $t_1 \sim t_2$ がデータ電流信号 I_{D_P1} の増加量に比例する。

【0038】

第2水平駆動周期 $t_4 \sim t_7$ の初期 $t_4 \sim t_6$ では、その走査時間 $t_6 \sim t_7$ におけるデータ電流信号 I_{D_P1} がそれ以前の走査時間 $t_3 \sim t_4$ におけるデータ電流信号 I_{D_P1} より小さくなる。それにより、負の瞬時値 $-I_{REF}$ のブーティング電流がデータ電極ライン（図1の3a）に印加され、その印加時間 $t_4 \sim t_5$ がデータ電流信号 I_{D_P1} の増加量に比例する。10

【0039】

本発明は、前記実施形態に限定されず、請求範囲において定義された発明の思想及び範囲内で当業者により変形及び改良されうる。

【0040】

以上のように、本発明によれば、電界発光ディスプレイ装置において、走査されない電界発光セルが発光するようなクロストークの発生を防止し、消費電力を減らすことができる。20

【図面の簡単な説明】

【0041】

【図1】一般的な電界発光ディスプレイ装置の構成を示す図面である。

【図2】図1の電界発光ディスプレイ装置のデータ駆動部の構成を示すブロック図である。。

【図3】図2のデータ駆動部の一般的な内部構成を示す詳細ブロック図である。

【図4】図3のデータ駆動部を有した一般的な電界発光ディスプレイ装置の駆動法を示すタイミング図である。

【図5】図2のデータ駆動部の本発明による内部構成を示す詳細ブロック図である。30

【図6】図5のデータ駆動部を有した本発明による電界発光ディスプレイ装置の駆動法を示すタイミング図である。

【符号の説明】

【0042】

S_{IM} 映像信号

S_{DA} データ制御信号

S_{SC} 走査制御信号

1 電界発光素子

2 電界発光ディスプレイパネル

3 データ電極ライン

4 走査電極ライン

5 データ駆動部

6 走査駆動部

8 CS

D_{DA} ディスプレイデータ信号

H_{SYNC} 水平同期信号

31, 51 ラッチ回路

33, 53 出力回路

32, 32₁ ないし 32_m, 33_{D1} ないし 33_{Dm}, 52₁ ないし 52_m D/A

31_{R1} ないし 31_{Rm}, 51_{R1} ないし 51_{Rm} (n+1) データレジスタ

40

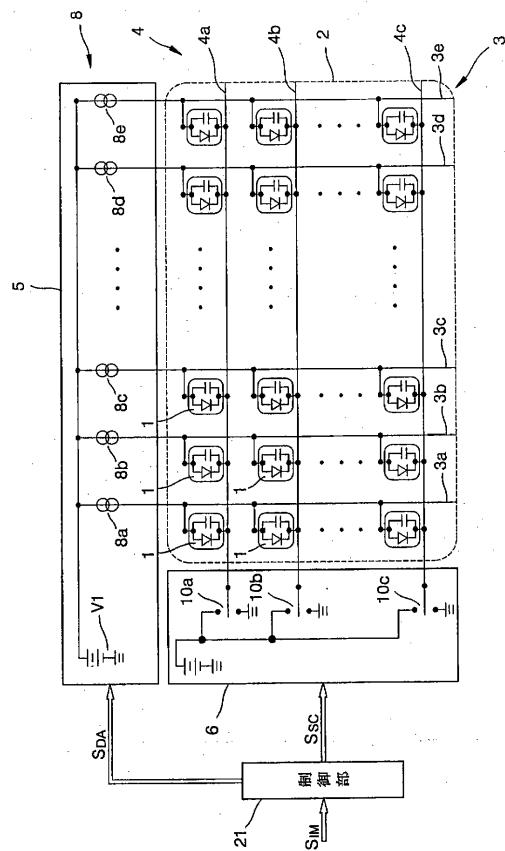
40

50

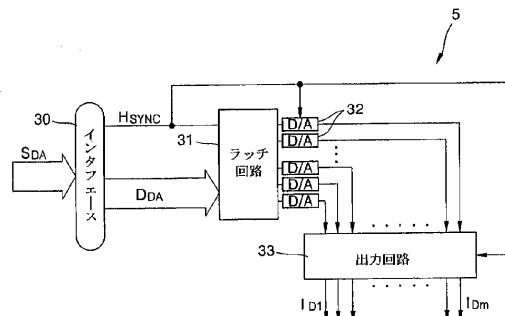
3 1 L₁ ないし 3 1 L_m, 5 1 L₁ ないし 5 1 L_m n データラッチ
 3 3 C₁ ないし 3 3 C_m, 5 3 C₁ ないし 5 3 C_m デジタル比較器
 S₁ ないし S_m 出力電流スイッチ
 I_{B1} ないし I_{Bm} ブーティング電流
 I_{Dp1} ないし I_{Dpm} データ電流信号
 I_{D1} ないし I_{Dm} データ出力信号
 V_{D1} データ電圧信号
 V_{S1} ないし V_{S6} 走査電圧信号
 5 3 S₁ ないし 5 3 S_m CS
 S_{B1} ないし S_{Bm} ブーティング電流スイッチ
 5 3 T₁ ないし 5 3 T_m TG

10

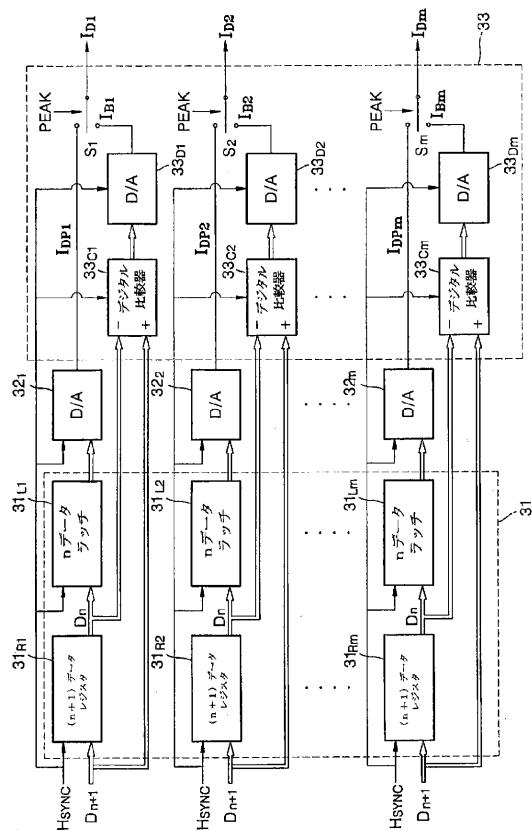
【図1】



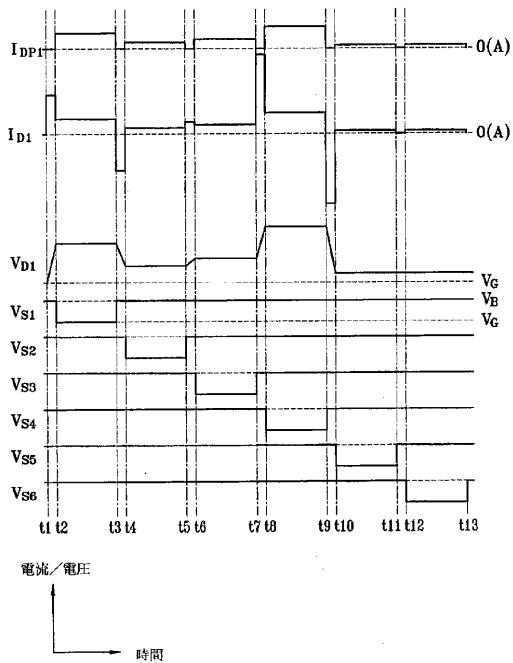
【図2】



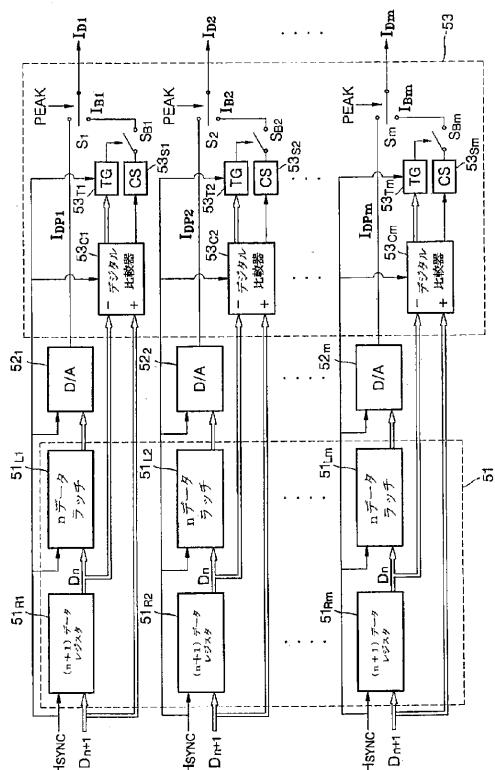
【図3】



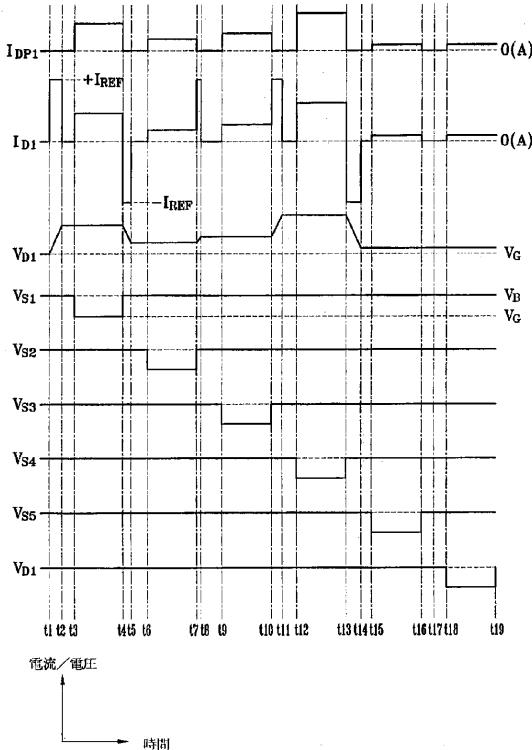
【図4】



【図5】



【図6】



フロントページの続き(51) Int.Cl.⁷

F I

テーマコード(参考)

G 0 9 G	3/20	6 2 1 B
G 0 9 G	3/20	6 2 1 F
G 0 9 G	3/20	6 2 3 C
G 0 9 G	3/20	6 2 3 F
G 0 9 G	3/20	6 2 3 G
G 0 9 G	3/20	6 2 3 Y
G 0 9 G	3/20	6 4 1 D
H 0 5 B	33/14	A

(72)発明者 山口 修司

神奈川県相模原市下九沢1120番地

F ターム(参考) 3K007 AB03 AB17 BA06 DB03 GA00

5C080 AA06 BB05 DD05 DD08 DD10 DD12 DD26 EE29 FF12 GG17
HH09 JJ02 JJ04

专利名称(译)	用于驱动电致发光显示板的方法和设备		
公开(公告)号	JP2004318153A	公开(公告)日	2004-11-11
申请号	JP2004119242	申请日	2004-04-14
[标]申请(专利权)人(译)	三星豪迪E.		
申请(专利权)人(译)	三星霍威尔ë迪有限公司		
[标]发明人	川島進吾 山口修司		
发明人	川島 進吾 山口 修司		
IPC分类号	H01L51/50 G09G3/20 G09G3/30 G09G3/32 H05B33/14		
CPC分类号	G09G3/3283 G09G3/3216 G09G2300/06 G09G2310/0248 G09G2310/027 G09G2320/0209 G09G2320/0223 G09G2330/021		
FI分类号	G09G3/30.J G09G3/20.611.A G09G3/20.611.D G09G3/20.612.T G09G3/20.612.U G09G3/20.621.B G09G3/20.621.F G09G3/20.623.C G09G3/20.623.F G09G3/20.623.G G09G3/20.623.Y G09G3/20.641. D H05B33/14.A		
F-TERM分类号	3K007/AB03 3K007/AB17 3K007/BA06 3K007/DB03 3K007/GA00 5C080/AA06 5C080/BB05 5C080/ /DD05 5C080/DD08 5C080/DD10 5C080/DD12 5C080/DD26 5C080/EE29 5C080/FF12 5C080/GG17 5C080/HH09 5C080/JJ02 5C080/JJ04 3K107/AA01 3K107/BB01 3K107/CC14 3K107/CC33 3K107 /HH04 5C380/AA03 5C380/AB05 5C380/BA01 5C380/BA10 5C380/BA45 5C380/BB08 5C380/BC07 5C380/BC09 5C380/BC14 5C380/CA08 5C380/CA13 5C380/CA34 5C380/CB01 5C380/CE04 5C380 /CE21 5C380/CF07 5C380/CF09 5C380/CF48 5C380/CF61		
代理人(译)	大冢康弘		
优先权	1020030023713 2003-04-15 KR		
其他公开文献	JP4727942B2		
外部链接	Espacenet		

摘要(译)

一种用于驱动可以有效启动的电致发光显示面板的方法和设备。数据驱动线和扫描电极形成为以预定间隔彼此交叉，并且电致发光显示板的当前水平驱动时间，其中在交叉区域中形成电致发光单元一种电致发光器件，其在下一个水平驱动时间开始时将对应于每个显示数据信号的变化矢量的引导电流和下一个水平驱动时间的显示数据信号施加到每个数据电极线它是显示面板的驱动方法和装置。这里，启动电流的瞬时值总是几乎恒定，并且启动电流的每个施加时间是当前水平驱动时间的显示数据信号和下一个水平驱动时间的每个显示数据信号。与变化量成比例 [选图]图6

