

(19) 日本国特許庁(JP)

再公表特許(A1)

(11) 国際公開番号

WO2010/001594

発行日 平成23年12月15日 (2011.12.15)

(43) 国際公開日 平成22年1月7日 (2010.1.7)

(51) Int.Cl.	F 1	テーマコード (参考)
G09G 3/30 (2006.01)	G09G 3/30	J 3K107
G09G 3/20 (2006.01)	G09G 3/20	624B 5C080
H01L 51/50 (2006.01)	G09G 3/20	623R 5C380
	G09G 3/20	670J
	G09G 3/20	631V

審査請求 有 予備審査請求 未請求 (全 65 頁) 最終頁に続く

出願番号	特願2010-518918 (P2010-518918)	(71) 出願人 000005821 パナソニック株式会社 大阪府門真市大字門真1006番地
(21) 国際出願番号	PCT/JP2009/003032	(74) 代理人 100109210 弁理士 新居 広守
(22) 国際出願日	平成21年6月30日 (2009.6.30)	(72) 発明者 白水 博 日本国大阪府門真市大字門真1006番地 パナソニック株式会社内
(31) 優先権主張番号	特願2008-176375 (P2008-176375)	(72) 発明者 中村 哲朗 日本国大阪府門真市大字門真1006番地 パナソニック株式会社内
(32) 優先日	平成20年7月4日 (2008.7.4)	F ターム (参考) 3K107 AA01 BB01 CC21 CC33 CC34 CC45 HH04 HH05
(33) 優先権主張国	日本国 (JP)	

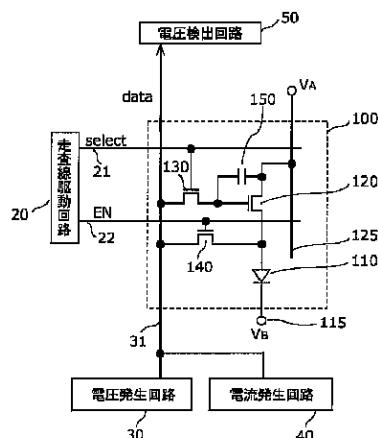
最終頁に続く

(54) 【発明の名称】表示装置及びその制御方法

(57) 【要約】

有機EL素子(110)と、データ線(31)と、有機EL素子(110)のアノードとデータ線(31)との間に挿入された検査トランジスタ(140)と、データ線(31)に接続された電流発生回路(40)と、データ線(31)に接続された電圧発生回路(30)と、検査トランジスタ(140)を導通にして、データ線(31)に対して電圧発生回路(30)からのプリチャージを実行させた後、有機EL素子(110)に対して電流発生回路(40)から電流を印加させている間に有機EL素子(110)のアノード電圧を電圧検出回路(50)に計測させ、電圧検出回路(50)で計測された有機EL素子(110)のアノード電圧が安定でないと判定した場合、プリチャージの条件を更新する制御部とを備える。

[図3]



50 VOLTAGE DETECTION CIRCUIT
20 SCAN LINE DRIVE CIRCUIT
30 VOLTAGE GENERATION CIRCUIT
40 CURRENT GENERATION CIRCUIT

【特許請求の範囲】**【請求項 1】**

発光素子と、

前記発光素子の第1電極に電気的に接続される第1電源線と、

前記発光素子の第2電極に電気的に接続される第2電源線と、

電圧を保持するコンデンサと、

前記第1電極と前記第1電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、

前記コンデンサの一方の電極に信号電圧を供給するデータ線と、

10

前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、

前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、

前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、

前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、

前記第1電極と前記データ線との間に設けられた配線と、

前記配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、

20

前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる制御部とを具備する

表示装置。

【請求項 2】

前記制御部は、

前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、

30

前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、

前記検出された複数の前記第1電極の電圧値の差が所定値以上の場合、前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせる

請求項1記載の表示装置。

【請求項 3】

さらに、データを格納するメモリを有し、

前記制御部は、

前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせた後、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、

40

前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、

前記検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記電圧検出回路により検出された前記第1電極の電圧を前記メモリに保持する

請求項2記載の表示装置。

【請求項 4】

さらに、データを格納するメモリを有し、

前記制御部は、

前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調

50

査電流を、複数回、供給させ、

前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、

前記検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記電圧検出回路により検出された前記第1電極の電圧を前記メモリに保持する

請求項1記載の表示装置。

【請求項5】

前記制御部は、

前記電圧検出回路により検出された複数の前記第1電極の電圧値のうち、最後に検出された前記第1電極の電圧を前記メモリに保持する

10

請求項3又は4に記載の表示装置。

【請求項6】

前記制御部は、

前記所定の調査電流と前記保持された前記第1電極の電圧とに基づいて前記発光素子の電流-電圧特性を演算し、

外部から入力された映像信号を、前記発光素子の電流-電圧特性に基づいて補正し、前記電圧発生回路から、前記補正後の映像信号に対応した信号電圧を前記データ線に供給させる

請求項3乃至請求項5のいずれかに記載の表示装置。

20

【請求項7】

前記制御部は、

前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間に、

前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、

前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる

請求項1乃至請求項6のいずれかに記載の表示装置。

30

【請求項8】

前記映像信号は、フレーム単位に分割され、前記フレーム単位毎に、前記映像信号の各画素に対応する信号電圧を前記コンデンサに書き込む書き込み期間と前記信号電圧を前記コンデンサに書き込まない非書き込み期間とを有し、

前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間は、前記非書き込み期間である

請求項7記載の表示装置。

【請求項9】

前記映像信号は、フレーム単位に分割され、前記フレーム単位毎に、前記映像信号の各画素に対応する信号電圧を前記コンデンサに書き込む書き込み期間と前記信号電圧を前記コンデンサに書き込まない非書き込み期間とを有し、

前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間は、前記非書き込み期間であり、

前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記所定の調査電流が供給された状態での前記第1電極の電圧を検出させる第1の非書き込み期間と、

40

前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを再度行わせた状態で、前記所定の調査電流が供給された状態での前記第1電極の電圧を検出させる第2の非書き込み期間と、は別の非書き込み期間である

50

請求項 3 に記載の表示装置。

【請求項 1 0】

前記発光素子と前記駆動素子とを含む画素部を複数有し、

前記複数の画素部はマトリクス状に配置されている

請求項 1 乃至請求項 9 のいずれかに記載の表示装置。

【請求項 1 1】

前記発光素子の第 1 電極は、アノード電極であり、

前記第 1 電源線の電圧は前記第 2 電源線の電圧より高く、前記第 1 電源線から前記第 2 電源線に電流が流れる

請求項 1 乃至請求項 1 0 のいずれかに記載の表示装置。

10

【請求項 1 2】

発光素子と、

前記発光素子の第 1 電極に電気的に接続される第 1 電源線と、

前記発光素子の第 2 電極に電気的に接続される第 2 電源線と、

電圧を保持するコンデンサと、

前記第 1 電極と前記第 1 電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第 1 電源線と前記第 2 電源線との間に流して前記発光素子を発光させる駆動素子と、

前記コンデンサの一方の電極に信号電圧を供給するデータ線と、

前記信号電圧に対応する電圧を前記コンデンサに保持させる第 1 スイッチ素子と、

20

前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、

前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、

前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、

前記第 1 電極と前記データ線との間に設けられた配線と、

前記配線に設けられ、前記第 1 電極と前記データ線とを接続する第 2 スイッチ素子と、を具備する表示装置の制御方法であって、

前記第 1 スイッチ素子を OFF にして前記駆動素子を OFF とし、

前記第 2 スイッチ素子を ON し、

前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、

30

前記プリチャージがされた状態で前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、

前記所定の調査電流が供給された状態での前記発光素子の第 1 電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる

表示装置の制御方法。

【請求項 1 3】

発光素子と、

前記発光素子の第 1 電極に電気的に接続される第 1 電源線と、

前記発光素子の第 2 電極に電気的に接続される第 2 電源線と、

40

電圧を保持するコンデンサと、

前記第 1 電極と前記第 1 電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第 1 電源線と前記第 2 電源線との間に流して前記発光素子を発光させる駆動素子と、

前記コンデンサの一方の電極に信号電圧を供給するデータ線と、

前記信号電圧に対応する電圧を前記コンデンサに保持させる第 1 スイッチ素子と、

前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、

前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、

前記第 1 電極の電圧を読出す読出し線と、

50

前記読み出し線に接続され前記第1電極の電圧を検出する電圧検出回路と、
前記第1電極と前記データ線との間に設けられた第1配線と、
前記第1配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、

前記第1電極と前記読み出し線との間に設けられた第2配線と、
前記第2配線に設けられ、前記第1電極と前記読み出し線とを接続する第3スイッチ素子と、
前記電圧発生回路を前記データ線及び前記読み出し線のいずれかに接続する第4スイッチ素子と、

前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第4スイッチ素子に前記電圧発生回路と前記データ線とを接続させ、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記第1配線を介して前記発光素子に前記所定の調査電流を供給させ、その後、前記第4スイッチに前記電圧検出回路と前記データ線とを接続させ、前記第2スイッチ素子をOFFにし、前記第3スイッチ素子をONにし、前記所定の調査電流が供給された状態の前記第1電極の電圧を前記読み出し線及び前記第2配線を介して、前記電圧検出回路に検出させる制御部とを具備する

表示装置。

10

【発明の詳細な説明】

20

【技術分野】

【0001】

本発明は、表示装置及びその制御方法に関し、特に、発光素子特性の評価方法に関する。

【背景技術】

【0002】

電流駆動型の発光素子を用いた画像表示装置として、有機EL素子(OLED:Organic Light Emitting Diode)を用いた画像表示装置(有機ELディスプレイ)が知られている。この有機ELディスプレイは、視野角特性が良好で、消費電力が少ないという利点を有するため、次世代のFPD(Flat Panel Display)候補として注目されている。

30

【0003】

有機ELディスプレイでは、通常、画素を構成する有機EL素子がマトリクス状に配置される。複数の行電極(走査線)と複数の列電極(データ線)との交点に有機EL素子を設け、選択した行電極と複数の列電極との間にデータ信号に相当する電圧を印加するようにして有機EL素子を駆動するものをパッシブマトリクス型の有機ELディスプレイと呼ぶ。

【0004】

40

一方、複数の走査線と複数のデータ線との交点に薄膜トランジスタ(TFT:Thin Film Transistor)を設け、このTFTにドライビングトランジスタのゲートを接続し、選択した走査線を通じてこのTFTをオンさせてデータ線からデータ信号をドライビングトランジスタに入力し、そのドライビングトランジスタによって有機EL素子を駆動するものをアクティブマトリクス型の有機ELディスプレイと呼ぶ。

【0005】

各行電極(走査線)を選択している期間のみ、それに接続された有機EL素子が発光するパッシブマトリクス型の有機ELディスプレイとは異なり、アクティブマトリクス型の有機ELディスプレイでは、次の走査(選択)まで有機EL素子を発光させることができるので、デューティ比が上がってもディスプレイの輝度減少を招くようなことはない。従って、低電圧で駆動できるので、低消費電力化が可能となる。しかしながら、アクティブマトリクス型の有機ELディスプレイでは、ドライビングトランジスタや有機EL素

50

子の特性のばらつきに起因して、同じデータ信号を与えても、各画素において有機EL素子の輝度が異なり、輝度ムラが発生するという欠点がある。

【0006】

従来の有機ELディスプレイにおける、製造工程で生じるドライビングトランジスタや有機EL素子の特性のばらつき（以下、特性の不均一と総称する）による輝度ムラの補償方法としては、複雑な画素回路による補償、外部メモリでの補償などが代表的である。

【0007】

しかし、複雑な画素回路は歩留まりを下げてしまう。また、各画素の有機EL素子の発光効率の不均一を補償できない。

【0008】

上記理由により、外部メモリにより、画素ごとに特性の不均一を補償する方法がいくつか提案されている。

10

【0009】

例えば、特許文献1に開示された発光パネル用基板、発光パネル用基板の検査方法及び発光パネルでは、従来の2つのトランジスタからなる電圧駆動画素回路に、ダイオード接続のトランジスタを接続し、それをELに見立てることによって、EL形成前の発光パネル用基板の状態において、そのダイオード接続のトランジスタに接続されたテスト線に流れる電流を測定し、信号電圧と駆動トランジスタを流れる電流との関係を検出して、画素検査及び画素特性抽出がなされている。また、そのEL形成後もダイオード接続のトランジスタはテスト線を用いて逆バイアスとして電流を流さないようにできるため、通常の電圧書き込み動作が行える。また、アレイの状態で検出された特性は、有機EL発光パネルを使用する際のデータ線への印加電圧の補正制御に利用することができる。

20

【先行技術文献】

【特許文献】

【0010】

【特許文献1】特開2006-139079号公報

【発明の概要】

【発明が解決しようとする課題】

【0011】

しかしながら、上述したような有機EL素子を有する表示装置では、初期の特性ばらつきや劣化による特性変化は、トランジスタにのみ起こるものではなく、有機EL素子にも起こるものなので、有機EL特性を検出しない従来の方法では、画素の輝度の不均一を補償できない。

30

【0012】

特に、有機EL発光素子には経時変化による劣化現象である、焼付きの問題を抱えている。焼付き問題については、有機EL発光素子の電流-電圧特性をフィードバックすることにより、補償できることが考えられるが、実際の画素回路では、配線抵抗、スイッチ素子の内部抵抗が高く、更に寄生容量が大きいため、IV特性調査のための電流を流して有機EL素子の電圧を読み取るまでに長い充電時間が必要である。よって、従来のような、有機EL素子を有する表示装置は、有機EL素子の特性を正確かつ高速に補償できないという課題を有する。

40

【0013】

上記課題に鑑み、本発明は、有機EL素子に代表される発光素子を構成要素とする電子回路において、上記発光素子の電流-電圧特性を正確かつ高速に検出できる表示装置及びその制御方法を提供することを目的とする。

【課題を解決するための手段】

【0014】

上記目的を達成するために、本発明の一態様に係る表示装置は、発光素子と、前記発光素子の第1電極に電気的に接続される第1電源線と、前記発光素子の第2電極に電気的に接続される第2電源線と、電圧を保持するコンデンサと、前記第1電極と前記第1電源線

50

との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、前記コンデンサの一方の電極に信号電圧を供給するデータ線と、前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、前記第1電極と前記データ線との間に設けられた配線と、前記配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる制御部とを具備する。

10

【発明の効果】

【0015】

本発明の表示装置及びその制御方法によれば、半導体素子を含む電子回路や発光素子を含む表示装置において、予め導通線にプリチャージをしてから、当該半導体素子や発光素子の電流-電圧特性を測定でき、上記プリチャージにより測定された電圧が不安定な場合には、プリチャージ条件を再設定するので、高速かつ正確な電流-電圧特性の測定が可能となる。

20

【図面の簡単な説明】

【0016】

【図1】図1は、一般的なアクティブマトリクス型表示装置の表示部の状態遷移図である。

【図2】図2は、本発明の実施の形態1に係る表示装置の機能構成図である。

【図3】図3は、本発明の実施の形態1に係る表示部の有する一画素部の回路構成及びその周辺回路との接続を示す図である。

【図4】図4は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第1の構成を表す図である。

30

【図5】図5は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第2の構成を表す図である。

【図6】図6は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第3の構成を表す図である。

【図7】図7は、本発明の実施の形態1及び2に係る制御部の、有機EL素子の電流-電圧特性を検出する場合の動作フローチャートである。

【図8】図8は、本発明の実施の形態1に係る有機EL素子の電流-電圧特性を検出する時のタイミングチャートである。

【図9A】図9Aは、本発明の実施の形態1に係る表示装置の時刻t1～t2における動作状態を説明する回路図である。

40

【図9B】図9Bは、本発明の実施の形態1に係る表示装置の時刻t2～t3における動作状態を説明する回路図である。

【図9C】図9Cは、本発明の実施の形態1に係る表示装置の時刻t3～t4における動作状態を説明する回路図である。

【図9D】図9Dは、本発明の実施の形態1に係る表示装置の時刻t4～t6における動作状態を説明する回路図である。

【図10】図10は、本発明の実施の形態2に係る表示装置の機能構成図である。

【図11】図11は、本発明の実施の形態2に係る表示部の有する一画素部の回路構成及びその周辺回路との接続を示す図である。

50

【図12】図12は、本発明の実施の形態2に係る有機EL素子の電流-電圧特性を検出する時のタイミングチャートである。

【図13】図13は、本発明の表示装置を内蔵した薄型フラットTVの外観図である。

【発明を実施するための形態】

【0017】

請求項1記載の態様の表示装置は、発光素子と、前記発光素子の第1電極に電気的に接続される第1電源線と、前記発光素子の第2電極に電気的に接続される第2電源線と、電圧を保持するコンデンサと、前記第1電極と前記第1電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、前記コンデンサの一方の電極に信号電圧を供給するデータ線と、前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、前記第1電極と前記データ線との間に設けられた配線と、前記配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる制御部とを具備するものである。

10

20

30

40

【0018】

本態様によると、前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、前記電流発生回路に対して前記データ線を介して前記発光素子に前記所定の調査電流を供給させ、前記電圧検出回路に対して前記データ線を介して、前記所定の調査電流が供給された状態の前記発光素子の第1電極の電圧を検出させる。これにより、前記調査電流を前記発光素子に流す前に、前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行い、前記データ線に接続された分布容量を所定の電圧に充電した状態とする。そのため、前記調査電流を前記発光素子に流してから前記発光素子の第1電極の電圧を検出するまでに必要とされる充電期間を大幅に短縮できる。その結果、経年変化によって劣化する前記発光素子の特性に応じた映像信号の補正を正確かつ高速に行うことができる。

30

【0019】

請求項2記載の態様の表示装置は、請求項1記載の表示装置において、前記制御部は、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、前記検出された複数の前記第1電極の電圧値の差が所定値以上の場合、前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせるものである。

40

【0020】

本態様によると、検出された複数の前記第1電極の電圧値の差が所定値以上の場合、前記発光素子の電圧が不安定であると判断し、前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせる。これにより、不安定な状態で検出された前記発光素子の第1電極の電位に基づいて前記発光素子の電圧を判断しない。そのため、前記調査電流を前記発光素子に流してから前記発光素子の第1電極の電圧を検出するまでに必要とされる充電期間を大幅に短縮しつつ、前記発光素子の電圧を正確に検出できる。その結果、前記発光素子の第1電極の電圧が不安定な状態で前記発光素子の電圧を検出して、前記発光素子の電圧を誤判断するのを防止できる。

50

【0021】

請求項3記載の態様の表示装置は、請求項2記載の表示装置において、さらに、データを格納するメモリを有し、前記制御部は、前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせた後、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、前記検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記電圧検出回路により検出された前記第1電極の電圧を前記メモリに保持するものである。

【0022】

本態様によると、前記データ線に対する電圧のプリチャージを再度行った後、検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記発光素子の電圧が安定していると判断し、前記電圧検出回路によって検出された前記発光素子の第1電極の電圧を前記メモリに保持する。これにより、前記発光素子の第1電極の電圧が安定した状態で前記発光素子の電圧を判断する。そのため、前記調査電流を前記発光素子に流してから前記発光素子の第1電極の電圧を検出するまでに必要とされる充電期間を大幅に短縮しつつ、前記発光素子の電圧を正確に検出できる。その結果、前記発光素子の第1電極の電圧が不安定な状態で前記発光素子の電圧を検出して、前記発光素子の電圧を誤判断するのを防止できる。

【0023】

請求項4記載の態様の表示装置は、請求項1記載の表示装置において、さらに、データを格納するメモリを有し、前記制御部は、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、前記検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記電圧検出回路により検出された前記第1電極の電圧を前記メモリに保持するものである。

【0024】

本態様によると、検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記発光素子の電圧が安定していると判断し、前記電圧検出回路によって検出された前記発光素子の第1電極の電圧を前記メモリに保持する。これにより、前記発光素子の電圧が安定した状態で検出された前記発光素子の第1電極の電圧に基づいて前記発光素子の電圧を判断する。そのため、前記調査電流を前記発光素子に流してから前記発光素子の電圧を検出するまでに必要とされる充電期間を大幅に短縮しつつ、前記発光素子の電圧を正確に検出できる。

【0025】

請求項5記載の態様の表示装置は、請求項3または4に記載の表示装置において、前記制御部は、前記電圧検出回路により検出された複数の前記第1電極の電圧値のうち、最後に検出された前記第1電極の電圧を前記メモリに保持するものである。

【0026】

本態様によると、前記電圧検出回路によって複数回検出された中の最後に検出された前記発光素子の第1電極の電圧を前記メモリに保持してもよい。

【0027】

請求項6記載の態様の表示装置は、請求項3乃至請求項5のいずれかに記載の表示装置において、前記制御部は、前記所定の調査電流と前記保持された前記第1電極の電圧とに基づいて前記発光素子の電流-電圧特性を演算し、外部から入力された映像信号を、前記発光素子の電流-電圧特性に基づいて補正し、前記電圧発生回路から、前記補正後の映像信号に対応した信号電圧を前記データ線に供給するものである。

【0028】

本態様によると、前記所定の調査電流と前記保持された前記発光素子の第1電極の電圧

10

20

30

40

50

とに基づいて前記発光素子の電流 - 電圧特性を算出し、外部から入力された映像信号に対して、前記発光素子の電流 - 電圧特性に基づいて補正し、前記補正後の映像信号に対応した信号電圧を前記データ線に供給する。これにより、前記調査電流を前記発光素子に流してから前記発光素子の電圧を検出するまでに必要とされる充電期間を大幅に短縮しつつも、正確に判断された前記発光素子の電圧に基づいて前記発光素子の電流 - 電圧特性を算出するので、経年変化によって劣化する前記発光素子の特性に応じた映像信号の補正を正確かつ高速に行うことができる。

【0029】

請求項 7 記載の態様の表示装置は、請求項 1 乃至請求項 6 のいずれかに記載の表示装置において、前記制御部は、前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間に、前記第 1 スイッチ素子を OFF にして前記駆動素子を OFF とし、前記第 2 スイッチ素子を ON にして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記第 1 電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させるものである。

10

【0030】

本態様によると、前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間に、前記データ線に対する電圧のプリチャージを行って、前記発光素子の電圧を検出する。これにより、表示装置に映像信号を出力している最中であっても、その間データ線を使用していない時間を利用して前記発光素子の電圧を検出できるので、前記発光素子の電流 - 電圧特性の算出が可能となる。その結果、前記発光素子の電流 - 電圧特性の算出のための期間を、表示装置に映像信号を出力している期間と別に設定する必要はなくなり、表示装置への映像信号の出力と同時に、経年変化によって劣化する前記発光素子の特性に迅速に対応した映像信号の補正を実現できる。

20

【0031】

請求項 8 記載の態様の表示装置は、請求項 7 記載の表示装置において、前記映像信号は、フレーム単位に分割され、前記フレーム単位毎に、前記映像信号の各画素に対応する信号電圧を前記コンデンサに書き込む書き込み期間と前記信号電圧を前記コンデンサに書き込まない非書き込み期間とを有し、前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間は、前記非書き込み期間であるものである。

30

【0032】

本態様によると、前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間を、非書き込み期間としてもよい。

【0033】

請求項 9 記載の態様の表示装置は、請求項 3 記載の表示装置において、前記映像信号は、フレーム単位に分割され、前記フレーム単位毎に、前記映像信号の各画素に対応する信号電圧を前記コンデンサに書き込む書き込み期間と前記信号電圧を前記コンデンサに書き込まない非書き込み期間とを有し、前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間は、前記非書き込み期間であり、前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記所定の調査電流が供給された状態での前記第 1 電極の電圧を検出させる第 1 の非書き込み期間と、前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを再度行わせた状態で、前記所定の調査電流が供給された状態での前記第 1 電極の電圧を検出させる第 2 の非書き込み期間と、は別の非書き込み期間であるものである。

40

【0034】

本態様によると、前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、前記所定の調査電流が供給された状態の前記第 1 電極の電圧を検出させる第 1 の非書き込み期間と、前記電圧発生回路に対

50

して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを再度行わせ、前記所定の調査電流が供給された状態の前記第1電極の電圧を検出させる第2の非書き込み期間と、は別の非書き込み期間としてもよい。

【0035】

請求項10記載の態様の表示装置は、請求項1乃至請求項9のいずれかに記載の表示装置において、前記発光素子と前記駆動素子とを含む画素部を複数有し、前記複数の画素部はマトリクス状に配置されているものである。

【0036】

本態様によると、表示装置を、前記表示素子と前記駆動素子とを含む画素部を複数マトリクス状に配置した表示装置としてもよい。

10

【0037】

請求項11記載の態様の表示装置は、請求項1乃至請求項10のいずれかに記載の表示装置において、前記発光素子の第1電極は、アノード電極であり、前記第1電源線の電圧は前記第2電源線の電圧より高く、前記第1電源線から前記第2電源線に電流が流れるものである。

【0038】

本態様によると、前記発光素子の第1電極をアノード電圧とし、前記第1電源線の電圧を前記第2電源線の電圧より高く、前記第1電源線から前記第2電源線に電流が流れるようとしてもよい。

【0039】

20

請求項12記載の態様の表示装置の制御方法は、発光素子と、前記発光素子の第1電極に電気的に接続される第1電源線と、前記発光素子の第2電極に電気的に接続される第2電源線と、電圧を保持するコンデンサと、前記第1電極と前記第1電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、前記コンデンサの一方の電極に信号電圧を供給するデータ線と、前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、前記第1電極と前記データ線との間に設けられた配線と、前記配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、を具備する表示装置の制御方法であって、前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素子をONし、前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、前記プリチャージがされた状態で前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記発光素子の第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させるものである。

30

【0040】

40

請求項13記載の態様の表示装置は、発光素子と、前記発光素子の第1電極に電気的に接続される第1電源線と、前記発光素子の第2電極に電気的に接続される第2電源線と、電圧を保持するコンデンサと、前記第1電極と前記第1電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、前記コンデンサの一方の電極に信号電圧を供給するデータ線と、前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、前記第1電極の電圧を読出す読出し線と、前記読出し線に接続され前記第1電極の電圧を検出する電圧検出回路と、前記第1電極と前記データ線との間に設けられた第1配線と、前記第1配線に設けられ

50

れ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、前記第1電極と前記読み出し線との間に設けられた第2配線と、前記第2配線に設けられ、前記第1電極と前記読み出し線とを接続する第3スイッチ素子と、前記電圧発生回路を前記データ線及び前記読み出し線のいずれかに接続する第4スイッチ素子と、前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第4スイッチ素子に前記電圧発生回路と前記データ線とを接続させ、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記第1配線を介して前記発光素子に前記所定の調査電流を供給させ、その後、前記第4スイッチに前記電圧検出回路と前記データ線とを接続させ、前記第2スイッチ素子をOFFにし、前記第3スイッチ素子をONにし、前記所定の調査電流が供給された状態の前記第1電極の電圧を前記読み出し線及び前記第2配線を介して、前記電圧検出回路に検出させる制御部とを具備するものである。

10

【0041】

本態様によると、前記第4スイッチ素子に前記電圧発生回路と前記データ線とを接続させ、前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、前記電流発生回路に対して前記データ線を介して前記発光素子に前記所定の調査電流を供給させ、一方、前記第4スイッチ素子に前記電圧検出回路と前記データ線とを接続させ、前記電圧検出回路に対して前記データ線を介して、前記所定の調査電流が供給された状態の前記発光素子の第1電極の電圧を検出させる。これにより、前記調査電流を前記発光素子に流す前に、前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行い、前記データ線に接続された分布容量を所定の設定電圧に充電した状態とする。そのため、前記調査電流を前記発光素子に流してから前記半導体素子の電圧を検出するまでに必要とされる充電期間を大幅に短縮できる。その結果、経年変化によって劣化する前記半導体素子の特性に応じた映像信号の補正を正確かつ高速に行うことができる。

20

【0042】

また、前記電圧検出回路に、前記データ線とは別の読み出し線を介して、前記発光素子の電圧を検出させる。そして、前記電圧発生回路を前記データ線又は前記読み出し線といずれかに接続する第4スイッチ素子を設け、前記データ線に対して電圧のプリチャージを行わせる場合には、前記第4スイッチ素子に前記電圧発生回路と前記データ線とを接続させ、一方、前記所定の調査電流が供給された状態の前記発光素子の電圧を検出する場合には、前記第4スイッチ素子に前記電圧検出回路と前記データ線とを接続させる。これにより、前記電圧検出回路は、基本回路に接続されていない読み出し線を介して前記発光素子の電圧を検出するので、基本回路の構成要素である駆動素子による電圧降下の影響を受けることなく、前記発光素子の電圧を一層精度よく測定できる。

30

【0043】

以下、本発明の好ましい実施の形態を図に基づき説明する。なお、以下では、全ての図を通じて同一又は相当する要素には同じ符号を付して、その重複する説明を省略する。

【0044】

(実施の形態1)

40

図1は、一般的なアクティブマトリクス型表示装置の表示部の状態遷移図である。同図には、ある画素列における、画素行(ライン)ごとの書き込み期間及び非書き込み期間が表されている。縦方向は画素行を、また、横軸は経過時間を示す。ここで、書き込み期間とは、各画素へ信号電圧を供給するために、データ線が使用されている期間のことである。この書き込み期間内において、信号電圧の書き込み動作が、画素行順に実行される。本表示装置の画素回路では、書き込み期間において容量素子への電圧保持と、駆動トランジスタのゲートへの電圧印加が同時に行われるため、当該書き込み動作の後、続けて発光動作が実行される。

【0045】

従来の表示装置では、経時劣化した有機EL素子の電流-電圧特性を高精度に測定する

50

ためには、画素回路の寄生容量が大きいため、電流を流して有機EL素子の電圧を読み取るまでに長い充電時間が必要であった。このため、図1に記載されたような書き込み期間や発光動作期間に上記電流-電圧特性調査を行うことができず、書き込み期間や発光動作期間とは別に当該電流-電圧特性を調査する期間を設ける必要があった。

【0046】

本発明の実施の形態1に係る表示装置及びその制御方法によれば、表示装置に映像信号を出力している最中であっても、その間データ線を使用していない非書き込み期間を利用して有機EL素子の電流-電圧特性調査を実行することができる。その結果、有機EL素子の電流-電圧特性の算出のための期間を、表示装置に映像信号を出力している期間と別に設定する必要はなくなり、表示装置への映像信号の出力と同時に、経年変化によって劣化する有機EL素子の特性に迅速に対応した映像信号の補正を実現できる。

10

【0047】

以下、本発明の実施の形態1に係る表示装置が、非書き込み期間内でも、有機EL素子の電流-電圧特性を正確かつ高速に検出できることを、図を用いて説明する。

【0048】

図2は、本発明の実施の形態1に係る表示装置の機能構成図である。同図における表示装置1は、表示部10と、走査線駆動回路20と、電圧発生回路30と、電流発生回路40と、電圧検出回路50と、制御部70と、メモリ80とを備える。

20

【0049】

図3は、本発明の実施の形態1に係る表示部の有する一画素部の回路構成及びその周辺回路との接続を示す図である。同図における画素部100は、有機EL素子110と、駆動トランジスタ120と、スイッチングトランジスタ130と、検査トランジスタ140と、容量素子150と、共通電極115と、電源線125と、走査線21と、制御線22と、データ線31とを備える。また、周辺回路は、走査線駆動回路20と、電圧発生回路30と、電流発生回路40と、電圧検出回路50とを備える。

20

【0050】

まず、図2に記載された構成要素について、その機能を説明する。

【0051】

表示部10は、複数の画素部100を備える。

30

【0052】

走査線駆動回路20は、走査線21及び制御線22に接続されており、走査線21及び制御線22の電圧レベルを制御することにより、画素部100のスイッチングトランジスタ130及び検査トランジスタ140の導通・非導通を制御する機能を有する。

30

【0053】

電圧発生回路30は、データ線31に接続されており、信号電圧をデータ線31に供給するデータ線駆動回路としての機能を有する。また、電圧発生回路30は、所定の電圧を出力して、データ線31に対してプリチャージを行う電圧源としての機能を有する。また、電圧発生回路30は、データ線31との接続を開放したり、ショートしたりすることができるスイッチを有する。

40

【0054】

ここで、プリチャージとは、予め所定の回路に充電することである。本実施の形態では、表示部10は、様々な回路素子を有する薄膜積層構造であるため、例えば、データ線31は、画素ごとに走査線や電源線と交叉する部分に寄生容量を有する。この寄生容量を有するデータ線31に微小電流を流す場合、当該微小電流によりデータ線31が定常状態となるには、上記寄生容量にも電荷が保持される必要がある。また、当該寄生容量への電荷蓄積には時間がかかる。

40

【0055】

本実施の形態におけるプリチャージとは、上記寄生容量に予め電荷を蓄積させておくため、電圧発生回路30からデータ線31に対し電圧印加による充電をしておくことである。

50

【0056】

データ線31は、第2の導通線であり、画素部100を含む画素列に接続され、電圧発生回路30から出力された信号電圧を当該画素列の各画素部へ供給する。電流発生回路40は、データ線31に接続されており、有機EL素子110に対して調査電流を流す電流源としての機能を有する。また、電流発生回路40は、データ線31との接続を開放したり、ショートしたりすることが可能なスイッチを有する。

【0057】

ここで、調査電流とは、有機EL素子110の経時劣化状況を正確かつ高速に把握するために、有機EL素子110に流す電流のことである。この調査電流を有機EL素子110に流すことにより発生した有機EL素子110のアノード電圧を電圧検出回路50で検出することにより、現状での有機EL素子110の電流-電圧特性を取得することが可能となる。

10

【0058】

電圧検出回路50は、データ線31に接続されており、検査トランジスタ140が導通することにより、有機EL素子110のアノード電圧を検出する機能を有する。

【0059】

なお、電圧検出回路50は、電圧発生回路30とともにデータドライバICに内蔵されてもよいし、データドライバICとは別にあってもよい。

【0060】

図4は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第1の構成を表す図である。同図に記載されているように、電圧検出回路50は、データ線31の本数と同数の電圧検出器51を有するものであってもよい。

20

【0061】

これに対し、図5は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第2の構成を表す図である。同図に記載されているように、電圧検出回路50は、データ線31の切り替えを行うマルチプレクサ52とデータ線31の本数より少ない電圧検出器51をもつものであることが好ましい。これにより、有機EL素子110のアノード電圧の測定時に必要な電圧検出器51の数量が削減されるので、電子装置の省面積化や部品点数の削減を実現することが可能となる。

【0062】

また、図6は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第3の構成を表す図である。同図に記載されているように、電圧検出回路50がデータ線31の切り替えを行うマルチプレクサ52とデータ線31より少ない数の電圧検出器51をもつ場合、マルチプレクサ52は、発光パネル5上に形成されていてもよい。これにより、電圧検出回路の規模が縮小されるので、低コストで実現できる。

30

【0063】

制御部70は、走査線駆動回路20、電圧発生回路30、電流発生回路40、電圧検出回路50及びメモリ80の制御を行う機能を有する。また、制御部70は、計測制御部701と、判定部702と、プリチャージ更新部703とを備える。

【0064】

計測制御部701は、検査トランジスタ140を導通にして、データ線31に対し電圧発生回路30にプリチャージを実行させる。その後、有機EL素子110に対して電流発生回路40から電流を印加させている間に、有機EL素子110のアノード電圧を電圧検出回路50に計測させる。そして、計測された有機EL素子110のアノード電圧を判定部702へ出力する。

40

【0065】

判定部702は、電圧検出回路50で計測された有機EL素子110のアノード電圧が安定であるか否かを判定する。そして、判定結果をプリチャージ更新部703へ出力する。有機EL素子110のアノード電圧の安定性についての判断方法及びその基準については図8を用いて後述する。

50

【0066】

プリチャージ更新部 703 は、判定部 702 により、有機 E L 素子 110 のアノード電圧が安定でないと判定された場合、電圧発生回路 30 からデータ線 31 へのプリチャージの条件を更新する。プリチャージの更新方法およびその設定については図 8 を用いて後述する。

【0067】

また制御部 70 は、上記構成により取得した有機 E L 素子 110 の電流 - 電圧特性データを、デジタル変換し、演算により特性パラメータを算出する。そして、算出された特性パラメータをメモリ 80 に書き込む。特性パラメータをメモリ 80 へ書き込んだ後は、制御部 70 は、メモリ 80 に書き込まれた特性パラメータを読み出し、外部から入力された映像信号データを、その特性パラメータに基づいて補正して、データ線駆動回路としての機能を有する電圧発生回路 30 へと出力する。これにより、各画素部の有する有機 E L 素子の発光効率の不均一が補正され、輝度ムラが低減される。

10

【0068】

次に、画素部 100 の内部回路構成について、図 3 を用いて説明する。

【0069】

有機 E L 素子 110 は、発光素子として機能し、駆動トランジスタ 120 から与えられたソース - ドレイン間電流に応じた発光動作を行う。有機 E L 素子 110 の他方の端子であるカソードは、共通電極 115 に接続されており、通常は接地されている。

20

【0070】

駆動トランジスタ 120 は、ゲートが、スイッチングトランジスタ 130 を介してデータ線 31 に接続され、ソース及びドレインの一方が有機 E L 素子 110 のアノードに接続され、ソース及びドレインの他方が、電源線 125 に接続されている。

【0071】

上記回路接続により、駆動トランジスタ 120 のゲートには、電圧発生回路 30 から出力された信号電圧が、データ線 31 及びスイッチングトランジスタ 130 を介して印加される。駆動トランジスタ 120 のゲートに印加された上記信号電圧に対応したソース - ドレイン間電流が、有機 E L 素子 110 のアノードを介して有機 E L 素子 110 に流れる。

30

【0072】

スイッチングトランジスタ 130 は、ゲートが走査線 21 に接続され、ソース及びドレインの一方がデータ線 31 に接続され、ソース及びドレインの他方が駆動トランジスタ 120 のゲートに接続されている。つまり、走査線 21 の電圧レベルが H I G H となることによりスイッチングトランジスタ 130 がオン状態となり、上記信号電圧が駆動トランジスタ 120 のゲートへ印加される。

【0073】

検査トランジスタ 140 は、有機 E L 素子 110 のアノード電圧をデータ線 31 により測定する電圧バスを形成するスイッチ素子である。検査トランジスタ 140 のゲートは、制御線 22 に接続され、ソース及びドレインの一方が有機 E L 素子 110 のアノードに接続され、ソース及びドレインの他方が、データ線 31 に接続されている。つまり、制御線 22 の電圧レベルが H I G H となることにより検査トランジスタ 140 がオン状態となり、有機 E L 素子 110 のアノード電圧がデータ線 31 を介して電圧検出回路 50 にて検出される。

40

【0074】

容量素子 150 は、その一方の端子が駆動トランジスタ 120 のゲートに接続され、その他方の端子が駆動トランジスタ 120 のソース及びドレインの一方へ接続されている。発光動作時には、容量素子 150 により、駆動トランジスタ 120 のゲートに与えられた信号電圧が保持されるので、当該信号電圧に対応したソース - ドレイン間電流が流れる。

【0075】

なお、図 2、図 3 には記載されていないが、電源線 125 はすべて同じ電源に接続されている。また、共通電極 115 も電源に接続されている。

50

【0076】

次に、本発明の実施の形態1に係る表示装置1の制御方法について説明をする。本制御方法により、有機EL素子110の特性の検出が可能である。

【0077】

図7は、本発明の実施の形態1に係る制御部の、有機EL素子の電流-電圧特性を検出する場合の動作フローチャートである。

【0078】

最初に、計測制御部701は、電圧発生回路30から駆動トランジスタ120をオフ状態にする電圧を出力させ、その電圧を容量素子150に書き込み、駆動トランジスタ120をオフ状態にする(S10)。
10

【0079】

次に、計測制御部701は、走査線駆動回路20から制御線22にオン電圧を与えることにより、検査トランジスタ140をオン状態にし、有機EL素子110への電流印加パスを確保する(S11)。

【0080】

次に、計測制御部701は、電圧発生回路30から、予め設定されたプリチャージ電圧を導通線であるデータ線31に与え、有機EL素子110までの配線に対して電圧プリチャージを行う(S12)。

【0081】

ここで、プリチャージ電圧とは、後のステップで電流発生回路40からデータ線31に調査電流を流したときに、データ線31の電圧が高速で収束することに貢献するための予測電圧である。よって、プリチャージ電圧値は、データ線31の寄生容量値や調査電流値を考慮して設定される。
20

【0082】

次に、計測制御部701は、電流発生回路40からデータ線31に調査電流を出力させる(S13)。また、このとき、電圧発生回路30からの出力はされていない。

【0083】

次に、計測制御部701は、電圧検出回路50により第1回目の導通線電圧の検出を実行させる(S14)。そして、計測制御部701は、その結果を判定部702に出力する。
30

【0084】

次に、計測制御部701は、ステップS14から所定の時間が経過した後、電圧検出回路50により第2回目の導通線電圧の検出を実行させる(S15)。そして、計測制御部701は、その結果を判定部702に出力する。ここで、ステップS14及びステップS15における導通線電圧とは、データ線31の電圧のことである。

【0085】

次に、判定部702は、計測制御部701から取得した上記2つの導通線電圧の差が所定値以上であるか否かを判定する(S16)。

【0086】

最後に、ステップS16において、導通線電圧の差が所定値以上であれば(S16で不安定)、判定部702は当該導通線電圧の測定が不安定であると判断し、プリチャージ更新部703はプリチャージ電圧を更新する(S17)。そして、次の電流-電圧特性測定のタイミングで、再度ステップS10からの一連のシーケンスを実行する。なお、この場合、更新されたプリチャージ電圧は、例えば、ステップS15で検出された第2回目の導通線電圧を設定する。
40

【0087】

一方、ステップS16において、導通線電圧の差が所定値よりも小さければ(S16で安定)、判定部702は当該導通線電圧の測定が安定であると判断し、ステップS15で得られた第2回目の導通線電圧を上記調査電流に対する電圧値としてメモリ80に格納する(S18)。
50

【0088】

なお、ステップS14及びステップS15において、電圧検出回路50により検出された第1回目の導通線電圧及び第2回目の導通線電圧は、計測制御部701から判定部702に出力されずに、計測制御部701からメモリ80に記憶されてもよい。その場合、ステップS16において、判定部702はメモリ80から上記2つの導通線電圧を読み出して上記判定を実行する。

【0089】

なお、上述した有機EL素子の電流-電圧特性の評価方法では、ステップS14及びステップS15にて2回の導通線電圧の検出を実行したが、計測制御部701が当該導通線電圧を3回以上検出することにより、判定部702が検出された3回以上の電圧値の安定性を判断してもよい。

10

【0090】

次に、図7に記載された動作フローチャートにおける電気信号のタイミングを説明する。

【0091】

図8は、本発明の実施の形態1における有機EL素子の電流-電圧特性を検出する時のタイミングチャートである。同図は、先述した図1の非書き込み期間の詳細一例を示すものであり、図1の非書き込み期間内に例えば図8のT1-T6での各ステップが実行される。前記実行後に非書き込み期間に時間の余裕がある場合は、さらに図8に示すT7-T13での各ステップによるプリチャージを実行することもできる。

20

【0092】

同図において、横軸は時間を表している。また縦方向には、上から順に、走査線21に発生する電圧の波形図、制御線22に発生する電圧の波形図、電圧発生回路30が出力する電圧の波形図、導通線電圧及び電流発生回路40が出力する電流の波形図の波形図が示されている。また図中の矢印は電圧検出タイミングを示す。なお、本実施の形態1において、図8に記載された導通線電圧とは、データ線31の電圧である。

【0093】

最初に、時刻t0において、データ線31は、駆動トランジスタの120をオフ状態にするための電圧に設定される。

【0094】

次に、時刻t1において、走査線21の電圧レベルが、スイッチングトランジスタ130がオン状態となる電圧レベルとなる。このとき、駆動トランジスタ120はオフ状態となる。よって、有機EL素子110には駆動トランジスタ120のソース-ドレイン間電流が流れない。この時刻t0および時刻t1における動作は、図7に記載されたステップS10に相当する。

30

【0095】

図9Aは、本発明の実施の形態1に係る表示装置の時刻t1~t2における動作状態を説明する回路図である。

【0096】

なお、図9A~図9Dには、画素部100の回路構成の他、データ線31と走査線21との間に形成される寄生容量220、データ線31と表示部10内で共通となっている電源線125との間に形成される寄生容量210が表されている。

40

【0097】

次に、時刻t2において、走査線21の電圧レベルが、スイッチングトランジスタ130がオフ状態となる電圧レベルとなる。また、これと同時に、制御線22の電圧レベルが、検査トランジスタ140がオン状態となる電圧レベルとなる。これにより、データ線31から有機EL素子110へ電流供給できる電流パスが確保される。この時刻t2における動作は、図7に記載されたステップS11に相当する。

【0098】

図9Bは、本発明の実施の形態1に係る表示装置の時刻t2~t3における動作状態を

50

説明する回路図である。

【0099】

次に、時刻 t_3 において、電圧発生回路 30 は、データ線 31 に対し、予め設定されたプリチャージ電圧を出力する。このときデータ線 31 に対してのプリチャージが行われる。この時刻 t_3 における動作は、図 7 に記載されたステップ S12 に相当する。

【0100】

図 9C は、本発明の実施の形態 1 に係る表示装置の時刻 $t_3 \sim t_4$ における動作状態を説明する回路図である。図 9C に記載されたように、データ線 31 に対しての上記プリチャージにより、寄生容量 210 及び 220 は充電されている。

【0101】

次に、時刻 t_4 において、電流発生回路 40 は、データ線 31 を介して有機 EL 素子 110 に調査電流を出力する。また、これと同時に、電圧発生回路 30 は電圧出力を停止する。この時刻 t_4 における動作は、図 7 に記載されたステップ S13 に相当する。

10

【0102】

図 9D は、本発明の実施の形態 1 に係る表示装置の時刻 $t_4 \sim t_6$ における動作状態を説明する回路図である。

【0103】

次に、時刻 t_5 において、電圧検出回路 50 は、データ線 31 の 1 回目の導通線電圧を検出する。この時刻 t_5 における動作は、図 7 に記載されたステップ S14 に相当する。

20

【0104】

次に、時刻 t_6 において、電圧検出回路 50 は、データ線 31 の 2 回目の導通線電圧を検出する。このとき検出された 1 回目の導通線電圧値と 2 回目の導通線電圧値との差が所定の電圧値以上であれば、次の有機 EL 素子 110 の電流 - 電圧特性の検出時には、プリチャージ電圧を変えて再度行う。

【0105】

ここでは、検出された 1 回目の導通線電圧値と 2 回目の導通線電圧値との差が所定の電圧値以上であった場合を想定して、その次の有機 EL 素子 110 の電流 - 電圧特性の検出タイミングを t_7 から t_{13} に示す。

【0106】

時刻 t_7 において、データ線 31 は、駆動トランジスタの 120 をオフ状態にするための電圧に設定される。

30

【0107】

次に、時刻 t_8 において、走査線 21 の電圧レベルが、スイッチングトランジスタ 130 がオン状態となる電圧レベルとなる。このとき、駆動トランジスタ 120 はオフ状態となる。よって、有機 EL 素子 110 には駆動トランジスタ 120 のソース - ドレイン間電流が流れない。

【0108】

次に、時刻 t_9 において、走査線 21 の電圧レベルが、スイッチングトランジスタ 130 がオフ状態となる電圧レベルとなる。また、これと同時に、制御線 22 の電圧レベルが、検査トランジスタ 140 がオン状態となる電圧レベルとなる。これにより、データ線 31 から有機 EL 素子 110 へ電流供給できる電流バスが確保される。

40

【0109】

次に、時刻 t_{10} において、電圧発生回路 30 は、データ線 31 に対し、予め設定された電圧を出力する。このときデータ線 31 に対してのプリチャージが行われる。

【0110】

次に、時刻 t_{11} において、電流発生回路 40 は、データ線 31 を介して有機 EL 素子 110 に調査電流を出力する。また、これと同時に、電圧発生回路 30 は電圧出力を停止する。

【0111】

50

次に、時刻 t_{12} において、電圧検出回路 50 は、データ線 31 の 1 回目の導通線電圧を検出する。

【0112】

次に、時刻 t_{13} において、電圧検出回路 50 は、データ線 31 の 2 回目の導通線電圧を検出する。このとき検出された 1 回目の導通線電圧値と 2 回目の導通線電圧値との差が所定の電圧値より小さくなつたため、この 2 回目の導通線電圧値が測定された有機 EL 素子 110 のアノード電圧としてメモリ 80 に格納される。

【0113】

上述した表示装置のように、複数の画素部を含む画素列ごとにデータ線が配置されているような回路規模において、予めデータ線をプリチャージして有機 EL 素子の電圧を検出する時間は、プリチャージしない電圧検出時間と比較して桁違いに短縮化される。この検出時間の短縮化により、検出された電圧の安定性を判定して電圧を再検出するステップを、許容された時間内に組み込むことができるので、正確な電圧測定を実現することができる。また、この高速かつ正確な有機 EL 素子の電流 - 電圧特性検出により、発光パネルが映像出力中でも、その間のデータ線を使用していない時間を用いて有機 EL 素子の電流 - 電圧特性の検出が可能となる。例えば、フレーム単位ごとに割り当てられた非書き込み期間内に、上述した有機 EL 素子の電流 - 電圧特性検出の各ステップを実行することが可能となる。

10

【0114】

また、例えば、所定の非書き込み期間に図 7 に記載されたステップ S10 ~ ステップ S16 を実行し、別の非書き込み期間に、更新されたプリチャージ電圧を用いて同様のステップ S10 ~ ステップ S16 を実行するという形式をとってもよい。

20

【0115】

(実施の形態 2)

図 10 は、本発明の実施の形態 2 に係る表示装置の機能構成図である。同図における表示装置 2 は、表示部 11 と、走査線駆動回路 20 と、電圧発生回路 30 と、電流発生回路 40 と、電圧検出回路 50 と、電圧選択スイッチ 60 と、制御部 70 と、メモリ 80 とを備える。

【0116】

図 11 は、本発明の実施の形態 2 に係る表示部の有する一画素部の回路構成及びその周辺回路との接続を示す図である。同図における画素部 101 は、有機 EL 素子 110 と、駆動トランジスタ 120 と、スイッチングトランジスタ 130 と、検査トランジスタ 140 と、容量素子 150 と、読出しトランジスタ 160 と、共通電極 115 と、電源線 125 と、走査線 21 と、制御線 22 と、データ線 31 と、読出し線 53 とを備える。また、周辺回路は、走査線駆動回路 20 と、電圧発生回路 30 と、電流発生回路 40 と、電圧検出回路 50 と、電圧選択スイッチ 60 とを備える。

30

【0117】

本発明の実施の形態 2 における表示装置 2 は、実施の形態 1 における表示装置 1 と比較して、各画素列に読出し線 53 が配置され、また、読出し線 53 と電圧発生回路 30 との接続、または、データ線 31 と電圧発生回路 30 との接続のいずれかを選択するための電圧選択スイッチ 60 が配置されている点が異なる。また、画素部 101 は、画素部 100 と比較して、読出しトランジスタ及び電圧検出バスが配置されている点が異なる。以下、実施の形態 1 における図 1 および図 2 と同じ点は説明を省略し、異なる点のみ説明をする。

40

【0118】

表示部 11 は、複数の画素部 101 を備える。

【0119】

走査線駆動回路 20 は、走査線 21 及び制御線 22 に接続されており、走査線 21 及び制御線 22 の電圧レベルを制御することにより、画素部 100 のスイッチングトランジスタ 130、検査トランジスタ 140 及び読出しトランジスタ 160 の導通・非導通を制御

50

する機能を有する。

【0120】

電圧発生回路30は、電圧選択スイッチ60を経由してデータ線31または読み出し線53に接続されている。データ線31に接続されている場合には、電圧発生回路30は、信号電圧をデータ線31に供給するデータ線駆動回路としての機能を有する。また、読み出し線53に接続されている場合には、電圧発生回路30は、所定の電圧を出力して、読み出し線53に対して電圧プリチャージを行う電圧源としての機能を有する。また、電圧発生回路30は、読み出し線53との接続を開放したり、ショートしたりすることが可能なスイッチを有する。

【0121】

データ線31は、第2の導通線であり、画素部101を含む画素列に接続され、電圧発生回路30から出力された信号電圧を当該画素列の各画素部へ供給する。

【0122】

電圧検出回路50は、読み出し線53に接続されており、読み出しトランジスタ160が導通することにより、有機EL素子110のアノード電圧を検出する機能を有する。

【0123】

読み出し線53は、画素部101を含む画素列に接続され、有機EL素子110のアノード電圧を読み出す第1の導通線として機能する。

【0124】

電圧選択スイッチ60は、電圧発生回路30と、読み出し線53及びデータ線31との間に配置され、読み出し線53と電圧発生回路30との接続、または、データ線31と電圧発生回路30との接続のいずれかを選択する機能を有する。

【0125】

制御部70は、走査線駆動回路20、電圧発生回路30、電流発生回路40、電圧検出回路50、電圧選択スイッチ60、及びメモリ80の制御を行う機能を有する。また、制御部70は、計測制御部701と、判定部702と、プリチャージ更新部703とを備える。

【0126】

計測制御部701は、読み出しトランジスタ160を導通にして、読み出し線53に対し電圧発生回路30にプリチャージを実行させる。また同時に、検査トランジスタ140を導通にして、有機EL素子110に対して電流発生回路40から電流を印加させている間に、有機EL素子110のアノード電圧を電圧検出回路50に計測させる。そして、計測された有機EL素子110のアノード電圧を判定部702へ出力する。

【0127】

プリチャージ更新部703は、判定部702により、有機EL素子110のアノード電圧が安定でないと判定された場合、電圧発生回路30から読み出し線53へのプリチャージの条件を更新する。

【0128】

検査トランジスタ140は、有機EL素子110への電流バスを形成するスイッチ素子である。検査トランジスタ140のゲートは、制御線22に接続され、ソース及びドレインの一方が有機EL素子110のアノードに接続され、ソース及びドレインの他方が、データ線31に接続されている。

【0129】

読み出しトランジスタ160は、有機EL素子110のアノード電圧を読み出し線53により測定する電圧バスを形成するスイッチ素子である。読み出しトランジスタ160のゲートは、制御線22に接続され、ソース及びドレインの一方が有機EL素子110のアノードに接続され、ソース及びドレインの他方が、読み出し線53に接続されている。

【0130】

次に、本発明の実施の形態2に係る表示装置2の制御方法について説明をする。本制御方法により、有機EL素子110の特性の検出が可能である。

【0131】

図7は、本発明の実施の形態2に係る制御部の、有機EL素子の電流-電圧特性を検出する場合の動作フローチャートである。

【0132】

最初に、計測制御部701は、電圧発生回路30とデータ線31とが接続されるよう電圧選択スイッチ60を制御し(図11に記載された電圧選択スイッチ60の接点aを選択し)、電圧発生回路30から駆動トランジスタ120をオフ状態にする電圧を出力させ、その電圧を容量素子150に書き込み、駆動トランジスタ120をオフ状態にする(S10)。

【0133】

次に、計測制御部701は、電圧発生回路30と読み出し線53とが接続されるよう電圧選択スイッチ60を制御し(図11に記載された電圧選択スイッチ60の接点bを選択し)、走査線駆動回路20から制御線22にオン電圧を与えることにより、検査トランジスタ140及び読み出しトランジスタ160をオン状態にし、有機EL素子110への電流印加バス及び有機EL素子110のアノード電圧検出バスを確保する(S11)。

10

【0134】

次に、計測制御部701は、電圧発生回路30から読み出し線53に対して、予め設定されたプリチャージ電圧を与え、有機EL素子110までの配線に対して電圧プリチャージを行う(S12)。

【0135】

次に、計測制御部701は、電流発生回路40からデータ線31に調査電流を出力させる(S13)。また、このとき、電圧発生回路30からの出力はされていない。

20

【0136】

次に、計測制御部701は、電圧検出回路50により第1回目の導通線電圧の検出を実行させる(S14)。そして、計測制御部701は、その結果を判定部702に出力する。

【0137】

次に、計測制御部701は、ステップS14から所定の時間が経過した後、電圧検出回路50により第2回目の導通線電圧の検出を実行させる(S15)。そして、計測制御部701は、その結果を判定部702に出力する。ここで、ステップS14及びステップS15における導通線電圧とは、読み出し線53の電圧のことである。

30

【0138】

次に、判定部702は、計測制御部701から取得した上記2つの導通線電圧の差が所定値以上であるか否かを判定する(S16)。

【0139】

最後に、ステップS16において、導通線電圧の差が所定値以上であれば(S16で不安定)、判定部702は当該導通線電圧の測定が不安定であると判断し、プリチャージ更新部703はプリチャージ電圧を更新する(S17)。そして、次の電流-電圧特性測定のタイミングで、再度ステップS10からの一連のシーケンスを実行する。なお、更新されたプリチャージ電圧は、ステップS15で検出された第2回目の導通線電圧を設定する。

40

【0140】

一方、ステップS16において、導通線電圧の差が所定値よりも小さければ(S16で安定)、判定部702は当該導通線電圧の測定が安定であると判断し、ステップS15で得られた第2回目の導通線電圧を上記調査電流に対する電圧値としてメモリ80に格納する(S18)。

【0141】

なお、ステップS14及びステップS15において、電圧検出回路50により検出された第1回目の導通線電圧及び第2回目の導通線電圧は、計測制御部701から判定部702に出力されずに、計測制御部701からメモリ80に記憶されてもよい。その場合、ス

50

ステップ S 1 6において、判定部 7 0 2 はメモリ 8 0 から上記 2 つの導通線電圧を読み出して上記判定を実行する。

【0 1 4 2】

なお、上述した有機 E L 素子の電流 - 電圧特性の評価方法では、ステップ S 1 4 及びステップ S 1 5 にて 2 回の導通線電圧の検出を実行したが、計測制御部 7 0 1 が当該導通線電圧を 3 回以上検出することにより、判定部 7 0 2 が検出された 3 回以上の電圧値の安定性を判断してもよい。

【0 1 4 3】

次に、図 7 に記載された動作フローチャートにおける電気信号のタイミングを説明する。

10

【0 1 4 4】

図 1 2 は、本発明の実施の形態 2 における有機 E L 素子の電流 - 電圧特性を検出する時のタイミングチャートである。なお、本実施の形態 2 において、図 1 2 に記載された導通線電圧とは、読み出し線 5 3 の電圧である。以下、実施の形態 1 におけるタイミングと同じ点は説明を省略し、異なる点のみ説明をする。

【0 1 4 5】

最初に、時刻 t_0 において、電圧発生回路 3 0 は、駆動トランジスタの 1 2 0 をオフ状態にするための電圧に設定されている。

【0 1 4 6】

次に、時刻 t_1 において、電圧選択スイッチ 6 0 の電圧レベルが H I G H レベルとなり（図 1 1 に記載された電圧選択スイッチ 6 0 の接点 a が選択され）、電圧発生回路 3 0 とデータ線 3 1 との接続が選択される。同時に、走査線 2 1 の電圧レベルが、スイッチングトランジスタ 1 3 0 がオン状態となる電圧レベルとなる。このとき、駆動トランジスタ 1 2 0 はオフ状態となる。よって、有機 E L 素子 1 1 0 には駆動トランジスタ 1 2 0 のソース - ドレイン間電流が流れない。この時刻 t_0 および時刻 t_1 における動作は、図 7 に記載されたステップ S 1 0 に相当する。

20

【0 1 4 7】

次に、時刻 t_2 において、電圧選択スイッチ 6 0 の電圧レベルが L O W レベルとなり（図 1 1 に記載された電圧選択スイッチ 6 0 の接点 b が選択され）、電圧発生回路 3 0 と読み出し線 5 3 との接続が選択される。同時に、走査線 2 1 の電圧レベルが、スイッチングトランジスタ 1 3 0 がオフ状態となる電圧レベルとなる。また、これと同時に、制御線 2 2 の電圧レベルが、検査トランジスタ 1 4 0 及び読み出しトランジスタ 1 6 0 がオン状態となる電圧レベルとなる。これにより、データ線 3 1 から有機 E L 素子 1 1 0 へ電流供給できる電流パス及び読み出し線 5 3 にて有機 E L 素子 1 1 0 のアノード電圧を検出する電圧パスが確保される。

30

【0 1 4 8】

次に、時刻 t_3 において、電圧発生回路 3 0 は、読み出し線 5 3 に対し、予め設定された電圧を出力する。このとき読み出し線 5 3 に対してのプリチャージが行われる。

【0 1 4 9】

時刻 t_5 において、電圧検出回路 5 0 は、読み出し線 5 3 の 1 回目の導通線電圧を検出する。

40

【0 1 5 0】

次に、時刻 t_6 において、電圧検出回路 5 0 は、読み出し線 5 3 の 2 回目の導通線電圧を検出する。

【0 1 5 1】

次に、時刻 t_7 において、電圧発生回路 3 0 は、駆動トランジスタの 1 2 0 をオフ状態にするための電圧に設定されている。

【0 1 5 2】

次に、時刻 t_8 において、電圧選択スイッチ 6 0 の電圧レベルが H I G H レベルとなり（図 1 1 に記載された電圧選択スイッチ 6 0 の接点 a が選択され）、電圧発生回路 3 0 と

50

データ線 31 との接続が選択される。同時に、走査線 21 の電圧レベルが、スイッチングトランジスタ 130 がオン状態となる電圧レベルとなる。このとき、駆動トランジスタ 120 はオフ状態となる。よって、有機 EL 素子 110 には駆動トランジスタ 120 のソース - ドレイン間電流が流れない。

【0153】

次に、時刻 t_9 において、電圧選択スイッチ 60 の電圧レベルが LOW レベルとなり（図 11 に記載された電圧選択スイッチ 60 の接点 b が選択され）、電圧発生回路 30 と読み出し線 53 との接続が選択される。同時に、走査線 21 の電圧レベルが、スイッチングトランジスタ 130 がオフ状態となる電圧レベルとなる。また、これと同時に、制御線 22 の電圧レベルが、検査トランジスタ 140 及び読み出しトランジスタ 160 がオン状態となる電圧レベルとなる。これにより、データ線 31 から有機 EL 素子 110 へ電流供給できる電流パス及び読み出し線 53 にて有機 EL 素子 110 のアノード電圧を検出する電圧パスが確保される。

【0154】

次に、時刻 t_{10} において、電圧発生回路 30 は、読み出し線 53 に対し、予め設定された電圧を出力する。このとき読み出し線 53 に対してのプリチャージが行われる。

【0155】

時刻 t_{12} において、電圧検出回路 50 は、読み出し線 53 の 1 回目の導通線電圧を検出する。

【0156】

次に、時刻 t_{13} において、電圧検出回路 50 は、読み出し線 53 の 2 回目の導通線電圧を検出する。

【0157】

上述した実施の形態 2 に係る表示装置及びその制御方法によれば、実施の形態 1 に係る表示装置及びその制御方法と同様の効果を奏することが可能となる。

【0158】

加えて、有機 EL 素子の電流 - 電圧特性を測定するための電流印加パスと電圧検出パスを独立に設けているので、当該電圧検出の際に、スイッチングトランジスタ 130 による電圧降下の影響を受けずに、更に精度の高い電流 - 電圧特性計測が可能となる。

【0159】

以上実施の形態 1 及び 2 について述べてきたが、本発明に係る表示装置及びその制御方法は、上記実施の形態に限定されるものではない。実施の形態 1 及び 2 における任意の構成要素を組み合わせて実現される別の実施の形態や、実施の形態 1 及び 2 に対して本発明の主旨を逸脱しない範囲で当業者が思いつく各種変形を施して得られる変形例や、本発明に係る半導体特性評価装置を内蔵した各種機器も本発明に含まれる。

【0160】

例えば、本発明に係る表示装置及びその制御方法は、図 13 に記載されたような薄型フラット TV に内蔵され、また使用される。本発明に係る表示装置及びその制御方法により、発光素子の輝度ムラが抑制されたディスプレイを備えた薄型フラット TV が実現される。

【0161】

また、画素部の有する発光素子は、そのカソードが駆動トランジスタのソースおよびドレインの一方に接続され、そのアノードが第 1 電源に接続され、駆動トランジスタのゲートが、実施の形態と同様、スイッチングトランジスタを介してデータ線に接続されており、駆動トランジスタソースおよびドレインの他方が第 2 電源に接続されていてもよい。この回路構成の場合、第 1 電源の電位は、第 2 電源の電位よりも高く設定される。また、検査トランジスタは、そのゲートが制御線に接続され、そのソースおよびドレインの一方がデータ線に接続され、そのソースおよびドレインの他方が発光素子のカソードに接続されている。また、読み出しトランジスタは、そのゲートが制御線に接続され、そのソースおよびドレインの一方が読み出し線に接続され、そのソースおよびドレインの他方が発光素子の

カソードに接続されている。この回路構成においても、本発明と同様の構成及び効果が得られる。

【0162】

また、実施の形態1及び2では、例えば、スイッチングトランジスタのゲートの電圧レベルがHIGHの場合にオン状態になるn型トランジスタとして記述しているが、スイッチングトランジスタ、検査用トランジスタ、読み出しトランジスタ及び駆動トランジスタをp型トランジスタで形成し、ゲート線、走査線及び制御線の極性を反転させた表示装置でも、上述した各実施の形態と同様の効果を奏する。

【0163】

また、本発明の実施の形態では、駆動トランジスタ、スイッチングトランジスタ、検査トランジスタ及び読み出しトランジスタの各機能を有するトランジスタは、ゲート、ソース及びドレインを有するFET(Field Effect Transistor)であることを前提として説明してきたが、これらのトランジスタには、ベース、コレクタ及びエミッタを有するバイポーラトランジスタが適用されてもよい。この場合にも、本発明の目的が達成され同様の効果を奏する。

10

【0164】

また、本発明の実施の形態では、表示装置の有する有機EL素子の電流-電圧特性を高速かつ正確に測定する構成および方法を説明してきたが、本発明に係る表示装置の制御方法は、有機EL素子のみならず、電子装置に組み込まれた半導体素子の電流-電圧特性を測定する場合に適用されても同様の効果を奏する。この場合、電子装置の回路規模が大きいほど、つまり、上記半導体素子の電流-電圧特性を測定するための導通線が長くなるほど、また、周辺回路素子の数が多くなるほど本発明を適用する効果は大きい。

20

【産業上の利用可能性】

【0165】

本発明は、特に表示装置を内蔵する有機ELフラットパネルディスプレイに有用であり、特性変化の補正が要求されるディスプレイの表示装置およびその駆動方法として用いるのに最適である。

【符号の説明】

【0166】

1、2 表示装置

30

5 発光パネル

10、11 表示部

20 走査線駆動回路

21 走査線

22 制御線

30 電圧発生回路

31 データ線

40 電流発生回路

50 電圧検出回路

51 電圧検出器

40

52 マルチプレクサ

53 読出し線

60 電圧選択スイッチ

70 制御部

80 メモリ

100、101 画素部

110 有機EL素子

115 共通電極

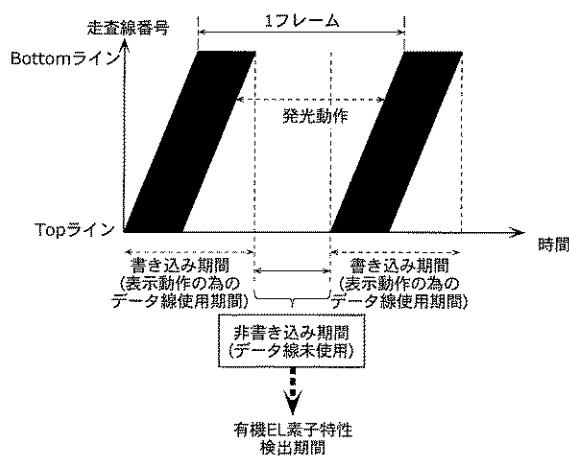
120 駆動トランジスタ

125 電源線

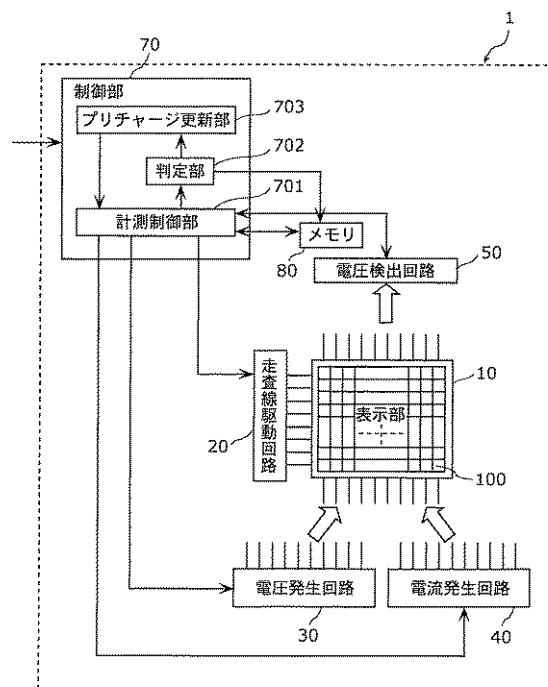
50

- 130 スイッチングトランジスタ
- 140 検査トランジスタ
- 150 容量素子
- 160 読出しトランジスタ
- 210、220 寄生容量
- 701 計測制御部
- 702 判定部
- 703 プリチャージ更新部

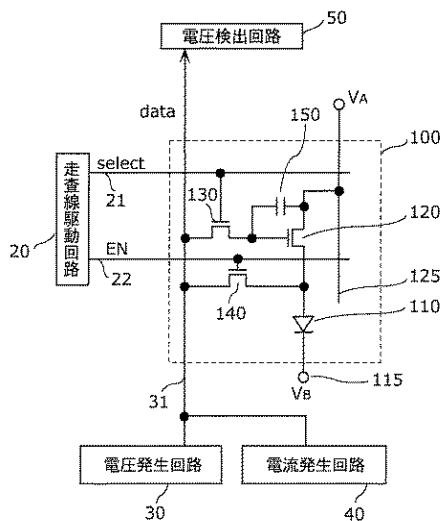
【図1】



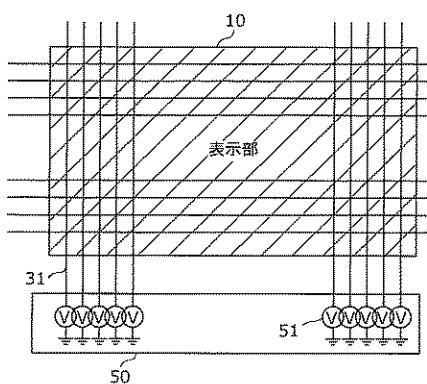
【図2】



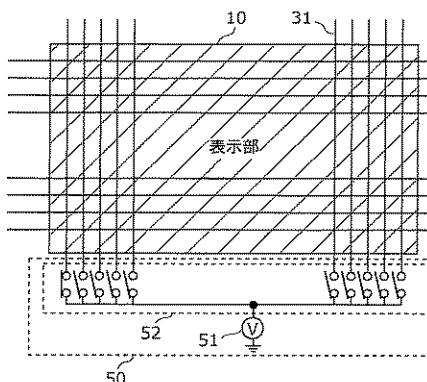
【図3】



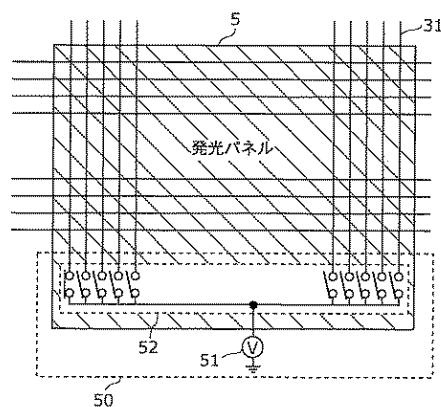
【図4】



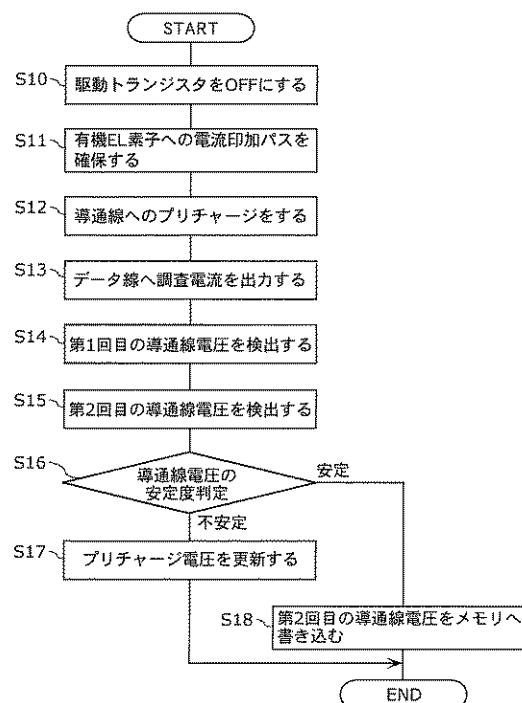
【図5】



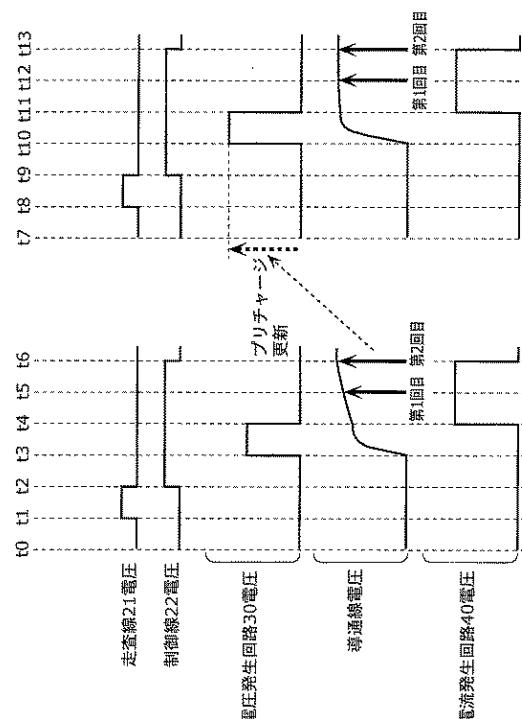
【図6】



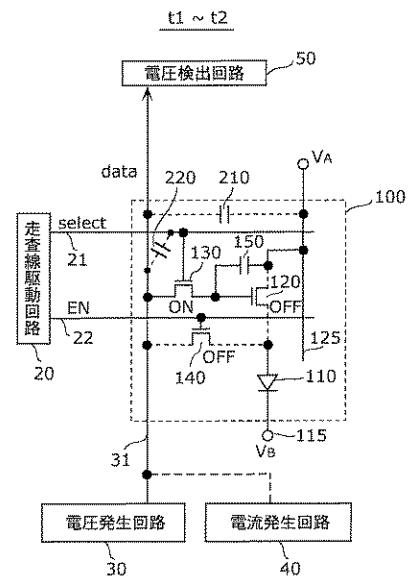
【図7】



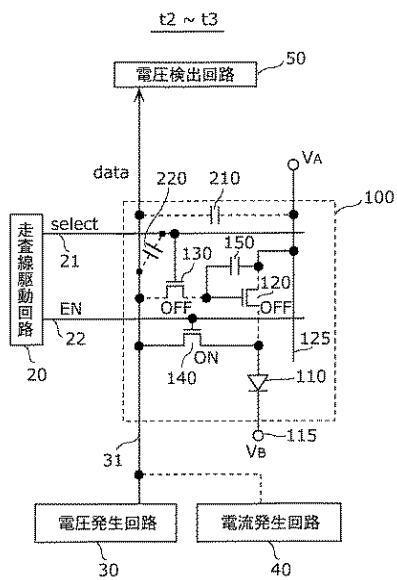
【図 8】



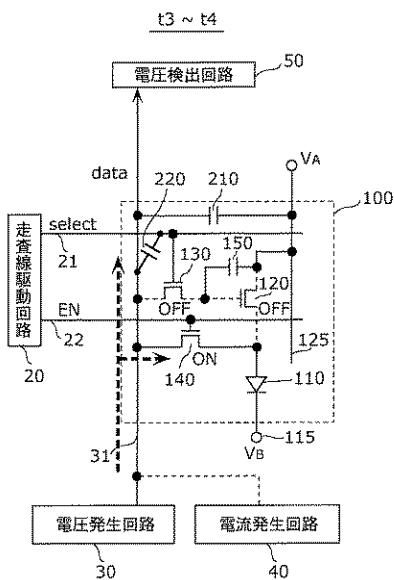
【図 9 A】



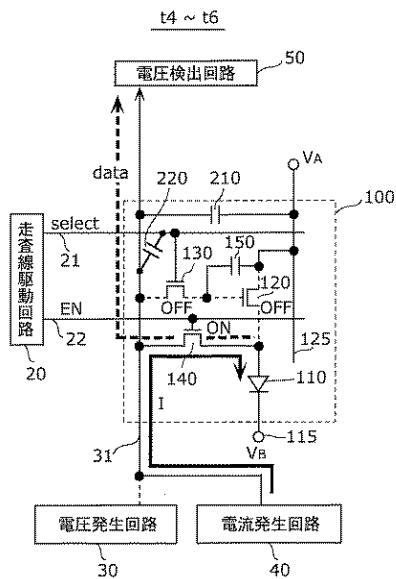
【図 9 B】



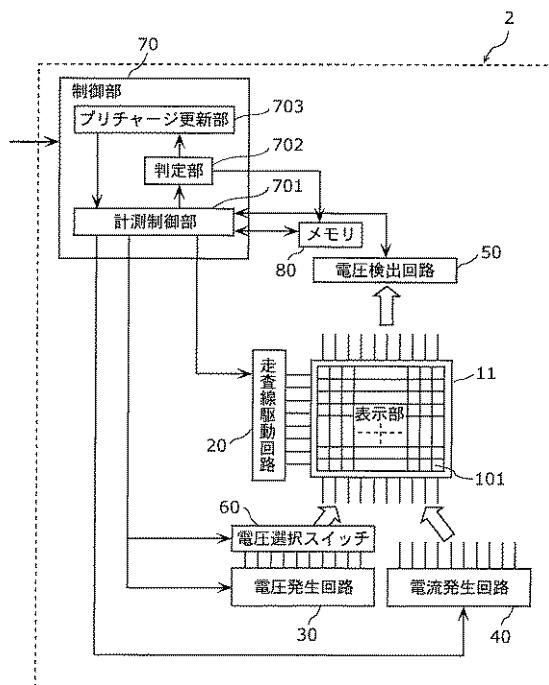
【図 9 C】



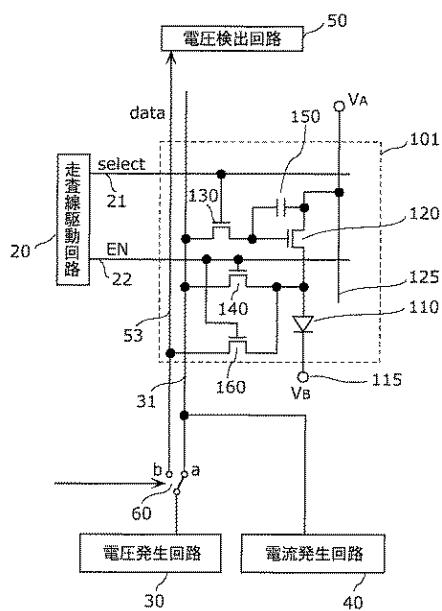
【図 9 D】



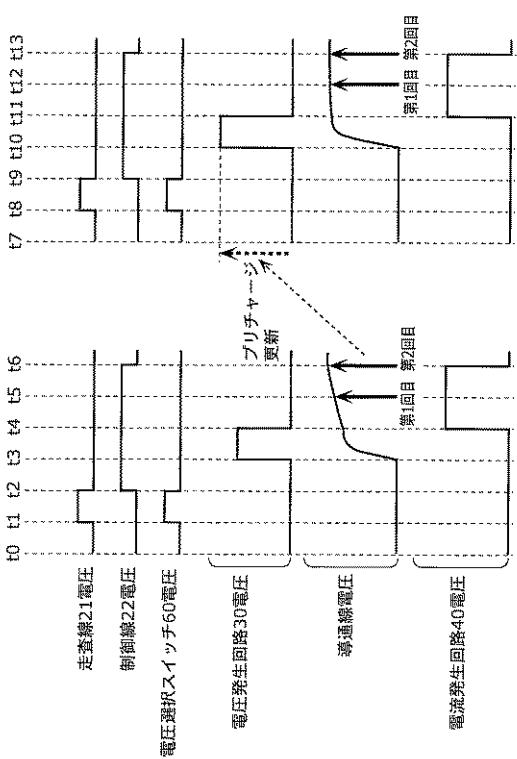
【図 10】



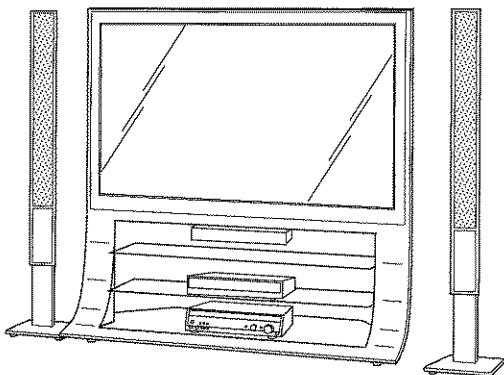
【図 11】



【図 12】



【図13】



【手続補正書】

【提出日】平成21年10月20日(2009.10.20)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

30

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

発光素子と、

前記発光素子の第1電極に電気的に接続される第1電源線と、

前記発光素子の第2電極に電気的に接続される第2電源線と、

電圧を保持するコンデンサと、

前記第1電極と前記第1電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、

40

前記コンデンサの一方の電極に信号電圧を供給するデータ線と、

前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、

前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、

前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、

前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、

前記第1電極と前記データ線との間に設けられた配線と、

前記配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、

前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素

50

子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる制御部とを具備し、

前記制御部は、

前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、

前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、

前記検出された複数の前記第1電極の電圧値の差が所定値以上の場合、前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせる

表示装置。

【請求項2】

(削除)

【請求項3】

さらに、データを格納するメモリを有し、

前記制御部は、

前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせた後、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、

前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、

前記検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記電圧検出回路により検出された前記第1電極の電圧を前記メモリに保持する

請求項1記載の表示装置。

【請求項4】

さらに、データを格納するメモリを有し、

前記制御部は、

前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、

前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、

前記検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記電圧検出回路により検出された前記第1電極の電圧を前記メモリに保持する

請求項1記載の表示装置。

【請求項5】

前記制御部は、

前記電圧検出回路により検出された複数の前記第1電極の電圧値のうち、最後に検出された前記第1電極の電圧を前記メモリに保持する

請求項3又は4に記載の表示装置。

【請求項6】

前記制御部は、

前記所定の調査電流と前記保持された前記第1電極の電圧とに基づいて前記発光素子の電流-電圧特性を演算し、

外部から入力された映像信号を、前記発光素子の電流-電圧特性に基づいて補正し、前記電圧発生回路から、前記補正後の映像信号に対応した信号電圧を前記データ線に供給する

請求項 3 乃至請求項 5 のいずれかに記載の表示装置。

【請求項 7】

前記制御部は、

前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間に、

前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、

前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる

請求項 1 乃至請求項 6 のいずれかに記載の表示装置。

【請求項 8】

前記映像信号は、フレーム単位に分割され、前記フレーム単位毎に、前記映像信号の各画素に対応する信号電圧を前記コンデンサに書き込む書き込み期間と前記信号電圧を前記コンデンサに書き込まない非書き込み期間とを有し、

前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間は、前記非書き込み期間である

請求項 7 記載の表示装置。

【請求項 9】

前記映像信号は、フレーム単位に分割され、前記フレーム単位毎に、前記映像信号の各画素に対応する信号電圧を前記コンデンサに書き込む書き込み期間と前記信号電圧を前記コンデンサに書き込まない非書き込み期間とを有し、

前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間は、前記非書き込み期間であり、

前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記所定の調査電流が供給された状態での前記第1電極の電圧を検出させる第1の非書き込み期間と、

前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを再度行わせた状態で、前記所定の調査電流が供給された状態での前記第1電極の電圧を検出させる第2の非書き込み期間と、は別の非書き込み期間である

請求項 3 に記載の表示装置。

【請求項 10】

前記発光素子と前記駆動素子とを含む画素部を複数有し、

前記複数の画素部はマトリクス状に配置されている

請求項 1 乃至請求項 9 のいずれかに記載の表示装置。

【請求項 11】

前記発光素子の第1電極は、アノード電極であり、

前記第1電源線の電圧は前記第2電源線の電圧より高く、前記第1電源線から前記第2電源線に電流が流れる

請求項 1 乃至請求項 10 のいずれかに記載の表示装置。

【請求項 12】

発光素子と、

前記発光素子の第1電極に電気的に接続される第1電源線と、

前記発光素子の第2電極に電気的に接続される第2電源線と、

電圧を保持するコンデンサと、

前記第1電極と前記第1電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、

10

20

30

40

50

前記コンデンサの一方の電極に信号電圧を供給するデータ線と、
前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、
前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、
前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、
前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、
前記第1電極と前記データ線との間に設けられた配線と、
前記配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、
を具備する表示装置の制御方法であって、
前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、
前記第2スイッチ素子をONにし、
前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、
前記プリチャージがされた状態で前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、
前記所定の調査電流が供給された状態での前記発光素子の第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させる、
前記検出された複数の前記第1電極の電圧値の差が所定値以上の場合、前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせる
表示装置の制御方法。
10
20

【請求項13】

発光素子と、
前記発光素子の第1電極に電気的に接続される第1電源線と、
前記発光素子の第2電極に電気的に接続される第2電源線と、
電圧を保持するコンデンサと、
前記第1電極と前記第1電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、
前記コンデンサの一方の電極に信号電圧を供給するデータ線と、
前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、
前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、
前記第1電極の電圧を読出す読出し線と、
前記データ線に信号電圧の供給を行い、また、前記読出し線に所定の電圧を供給して前記読出し線に対して電圧のプリチャージを行う電圧発生回路と、
前記読出し線に接続され前記第1電極の電圧を検出する電圧検出回路と、
前記第1電極と前記データ線との間に設けられた第1配線と、
前記第1配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、
前記第1電極と前記読出し線との間に設けられた第2配線と、
前記第2配線に設けられ、前記第1電極と前記読出し線とを接続する第3スイッチ素子と、
前記電圧発生回路を前記データ線及び前記読出し線のいずれかに接続する第4スイッチ素子と、
40

前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第4スイッチ素子に前記電圧発生回路と前記読出し線とを接続させ、前記第2スイッチ素子及び前記第3スイッチ素子をONにして前記電圧発生回路から前記読出し線に前記所定の電圧を供給させて前記読出し線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記第1配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態の前記第1電極の電圧を前記読出し線及び前記第2

配線を介して、前記電圧検出回路に検出させる制御部とを具備する
表示装置。

【手続補正書】

【提出日】平成22年2月18日(2010.2.18)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【発明の詳細な説明】

10

【技術分野】

【0001】

本発明は、表示装置及びその制御方法に関し、特に、発光素子特性の評価方法に関する
。

【背景技術】

【0002】

電流駆動型の発光素子を用いた画像表示装置として、有機EL素子(OLED:Organic Light Emitting Diode)を用いた画像表示装置(有機ELディスプレイ)が知られている。この有機ELディスプレイは、視野角特性が良好で、消費電力が少ないという利点を有するため、次世代のFPD(Flat Panel Display)候補として注目されている。

20

【0003】

有機ELディスプレイでは、通常、画素を構成する有機EL素子がマトリクス状に配置される。複数の行電極(走査線)と複数の列電極(データ線)との交点に有機EL素子を設け、選択した行電極と複数の列電極との間にデータ信号に相当する電圧を印加するようにして有機EL素子を駆動するものをパッシブマトリクス型の有機ELディスプレイと呼ぶ。

【0004】

一方、複数の走査線と複数のデータ線との交点に薄膜トランジスタ(TFT:Thin Film Transistor)を設け、このTFTにドライビングトランジスタのゲートを接続し、選択した走査線を通じてこのTFTをオンさせてデータ線からデータ信号をドライビングトランジスタに入力し、そのドライビングトランジスタによって有機EL素子を駆動するものをアクティブマトリクス型の有機ELディスプレイと呼ぶ。

30

【0005】

各行電極(走査線)を選択している期間のみ、それに接続された有機EL素子が発光するパッシブマトリクス型の有機ELディスプレイとは異なり、アクティブマトリクス型の有機ELディスプレイでは、次の走査(選択)まで有機EL素子を発光させることができるので、デューティ比が上がってもディスプレイの輝度減少を招くようなことはない。従って、低電圧で駆動できるので、低消費電力化が可能となる。しかしながら、アクティブマトリクス型の有機ELディスプレイでは、ドライビングトランジスタや有機EL素子の特性のばらつきに起因して、同じデータ信号を与えても、各画素において有機EL素子の輝度が異なり、輝度ムラが発生するという欠点がある。

40

【0006】

従来の有機ELディスプレイにおける、製造工程で生じるドライビングトランジスタや有機EL素子の特性のばらつき(以下、特性の不均一と総称する)による輝度ムラの補償方法としては、複雑な画素回路による補償、外部メモリでの補償などが代表的である。

【0007】

しかし、複雑な画素回路は歩留まりを下げてしまう。また、各画素の有機EL素子の発光効率の不均一を補償できない。

【0008】

50

上記理由により、外部メモリにより、画素ごとに特性の不均一を補償する方法がいくつか提案されている。

【 0 0 0 9 】

例えば、特許文献1に開示された発光パネル用基板、発光パネル用基板の検査方法及び発光パネルでは、従来の2つのトランジスタからなる電圧駆動画素回路に、ダイオード接続のトランジスタを接続し、それをELに見立てることによって、EL形成前の発光パネル用基板の状態において、そのダイオード接続のトランジスタに接続されたテスト線に流れる電流を測定し、信号電圧と駆動トランジスタを流れる電流との関係を検出して、画素検査及び画素特性抽出がなされている。また、そのEL形成後もダイオード接続のトランジスタはテスト線を用いて逆バイアスとして電流を流さないようにできるため、通常の電圧書き込み動作が行える。また、アレイの状態で検出された特性は、有機EL発光パネルを使用する際のデータ線への印加電圧の補正制御に利用することができる。

10

【先行技術文献】

【特許文献】

$$\begin{bmatrix} 0 & 0 & 1 & 0 \end{bmatrix}$$

【特許文献 1】特開 2006-139079 号公報

【発明の概要】

【発明が解決しようとする課題】

【 0 0 1 1 】

20

しかしながら、上述したような有機EL素子を有する表示装置では、初期の特性ばらつきや劣化による特性変化は、トランジスタにのみ起こるものではなく、有機EL素子にも起こるものなので、有機EL特性を検出しない従来の方法では、画素の輝度の不均一を補償できない。

【 0 0 1 2 】

特に、有機EL発光素子には経時変化による劣化現象である、焼付きの問題を抱えている。焼付き問題については、有機EL発光素子の電流 - 電圧特性をフィードバックすることにより、補償できることが考えられるが、実際の画素回路では、配線抵抗、スイッチ素子の内部抵抗が高く、更に寄生容量が大きいため、IV特性調査のための電流を流して有機EL素子の電圧を読み取るまでに長い充電時間が必要である。よって、従来のような、有機EL素子を有する表示装置は、有機EL素子の特性を正確かつ高速に補償できないという課題を有する。

30

[0 0 1 3]

上記課題に鑑み、本発明は、有機EL素子に代表される発光素子を構成要素とする電子回路において、上記発光素子の電流-電圧特性を正確かつ高速に検出できる表示装置及びその制御方法を提供することを目的とする。

【課題を解決するための手段】

(0014)

上記目的を達成するために、本発明の一態様に係る表示装置は、発光素子と、前記発光素子の第1電極に電気的に接続される第1電源線と、前記発光素子の第2電極に電気的に接続される第2電源線と、電圧を保持するコンデンサと、前記第1電極と前記第1電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、前記コンデンサの一方の電極に信号電圧を供給するデータ線と、前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、前記第1電極と前記データ線との間に設けられた配線と、前記配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ

40

50

タ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる制御部とを具備する。

【発明の効果】

【0015】

本発明の表示装置及びその制御方法によれば、半導体素子を含む電子回路や発光素子を含む表示装置において、予め導通線にプリチャージをしてから、当該半導体素子や発光素子の電流-電圧特性を測定でき、上記プリチャージにより測定された電圧が不安定な場合には、プリチャージ条件を再設定するので、高速かつ正確な電流-電圧特性の測定が可能となる。

10

【図面の簡単な説明】

【0016】

【図1】図1は、一般的なアクティブマトリクス型表示装置の表示部の状態遷移図である。

【図2】図2は、本発明の実施の形態1に係る表示装置の機能構成図である。

【図3】図3は、本発明の実施の形態1に係る表示部の有する一画素部の回路構成及びその周辺回路との接続を示す図である。

20

【図4】図4は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第1の構成を表す図である。

【図5】図5は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第2の構成を表す図である。

【図6】図6は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第3の構成を表す図である。

【図7】図7は、本発明の実施の形態1及び2に係る制御部の、有機EL素子の電流-電圧特性を検出する場合の動作フローチャートである。

【図8】図8は、本発明の実施の形態1に係る有機EL素子の電流-電圧特性を検出する時のタイミングチャートである。

【図9A】図9Aは、本発明の実施の形態1に係る表示装置の時刻t1～t2における動作状態を説明する回路図である。

30

【図9B】図9Bは、本発明の実施の形態1に係る表示装置の時刻t2～t3における動作状態を説明する回路図である。

【図9C】図9Cは、本発明の実施の形態1に係る表示装置の時刻t3～t4における動作状態を説明する回路図である。

【図9D】図9Dは、本発明の実施の形態1に係る表示装置の時刻t4～t6における動作状態を説明する回路図である。

【図10】図10は、本発明の実施の形態2に係る表示装置の機能構成図である。

【図11】図11は、本発明の実施の形態2に係る表示部の有する一画素部の回路構成及びその周辺回路との接続を示す図である。

40

【図12】図12は、本発明の実施の形態2に係る有機EL素子の電流-電圧特性を検出する時のタイミングチャートである。

【図13】図13は、本発明の表示装置を内蔵した薄型フラットTVの外観図である。

【発明を実施するための形態】

【0017】

請求項1記載の態様の表示装置は、発光素子と、前記発光素子の第1電極に電気的に接続される第1電源線と、前記発光素子の第2電極に電気的に接続される第2電源線と、電圧を保持するコンデンサと、前記第1電極と前記第1電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、前記コンデンサの一方の電極に信号電圧を供給する

50

データ線と、前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、前記第1電極と前記データ線との間に設けられた配線と、前記配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる制御部とを具備するものである。

10

【0018】

本態様によると、前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、前記電流発生回路に対して前記データ線を介して前記発光素子に前記所定の調査電流を供給させ、前記電圧検出回路に対して前記データ線を介して、前記所定の調査電流が供給された状態の前記発光素子の第1電極の電圧を検出させる。これにより、前記調査電流を前記発光素子に流す前に、前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行い、前記データ線に接続された分布容量を所定の電圧に充電した状態とする。そのため、前記調査電流を前記発光素子に流してから前記発光素子の第1電極の電圧を検出するまでに必要とされる充電期間を大幅に短縮できる。その結果、経年変化によって劣化する前記発光素子の特性に応じた映像信号の補正を正確かつ高速に行うことができる。

20

【0019】

また、前記制御部は、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、前記検出された複数の前記第1電極の電圧値の差が所定値以上の場合、前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせるものである。

30

【0020】

本態様によると、検出された複数の前記第1電極の電圧値の差が所定値以上の場合、前記発光素子の電圧が不安定であると判断し、前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせる。これにより、不安定な状態で検出された前記発光素子の第1電極の電位に基づいて前記発光素子の電圧を判断しない。そのため、前記調査電流を前記発光素子に流してから前記発光素子の第1電極の電圧を検出するまでに必要とされる充電期間を大幅に短縮しつつ、前記発光素子の電圧を正確に検出できる。その結果、前記発光素子の第1電極の電圧が不安定な状態で前記発光素子の電圧を検出して、前記発光素子の電圧を誤判断するのを防止できる。

40

【0021】

請求項2記載の態様の表示装置は、請求項1記載の表示装置において、さらに、データを格納するメモリを有し、前記制御部は、前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせた後、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、前記検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記電圧検出回路により検出された前記第1電極の電圧を前記メモリに保持するものである。

【0022】

本態様によると、前記データ線に対する電圧のプリチャージを再度行った後、検出され

50

た複数の前記第1電極の電圧値の差が所定値未満の場合、前記発光素子の電圧が安定していると判断し、前記電圧検出回路によって検出された前記発光素子の第1電極の電圧を前記メモリに保持する。これにより、前記発光素子の第1電極の電圧が安定した状態で前記発光素子の電圧を判断する。そのため、前記調査電流を前記発光素子に流してから前記発光素子の第1電極の電圧を検出するまでに必要とされる充電期間を大幅に短縮しつつ、前記発光素子の電圧を正確に検出できる。その結果、前記発光素子の第1電極の電圧が不安定な状態で前記発光素子の電圧を検出して、前記発光素子の電圧を誤判断するのを防止できる。

【0023】

請求項3記載の態様の表示装置は、請求項1記載の表示装置において、さらに、データを格納するメモリを有し、前記制御部は、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、前記検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記電圧検出回路により検出された前記第1電極の電圧を前記メモリに保持するものである。

10

【0024】

本態様によると、検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記発光素子の電圧が安定していると判断し、前記電圧検出回路によって検出された前記発光素子の第1電極の電圧を前記メモリに保持する。これにより、前記発光素子の電圧が安定した状態で検出された前記発光素子の第1電極の電圧に基づいて前記発光素子の電圧を判断する。そのため、前記調査電流を前記発光素子に流してから前記発光素子の電圧を検出するまでに必要とされる充電期間を大幅に短縮しつつ、前記発光素子の電圧を正確に検出できる。

20

【0025】

請求項4記載の態様の表示装置は、請求項2または3に記載の表示装置において、前記制御部は、前記電圧検出回路により検出された複数の前記第1電極の電圧値のうち、最後に検出された前記第1電極の電圧を前記メモリに保持するものである。

【0026】

本態様によると、前記電圧検出回路によって複数回検出された中の最後に検出された前記発光素子の第1電極の電圧を前記メモリに保持してもよい。

30

【0027】

請求項5記載の態様の表示装置は、請求項2乃至請求項4のいずれかに記載の表示装置において、前記制御部は、前記所定の調査電流と前記保持された前記第1電極の電圧とに基づいて前記発光素子の電流-電圧特性を演算し、外部から入力された映像信号を、前記発光素子の電流-電圧特性に基づいて補正し、前記電圧発生回路から、前記補正後の映像信号に対応した信号電圧を前記データ線に供給するものである。

【0028】

本態様によると、前記所定の調査電流と前記保持された前記発光素子の第1電極の電圧とに基づいて前記発光素子の電流-電圧特性を算出し、外部から入力された映像信号に対して、前記発光素子の電流-電圧特性に基づいて補正し、前記補正後の映像信号に対応した信号電圧を前記データ線に供給する。これにより、前記調査電流を前記発光素子に流してから前記発光素子の電圧を検出するまでに必要とされる充電期間を大幅に短縮しつつも、正確に判断された前記発光素子の電圧に基づいて前記発光素子の電流-電圧特性を算出するので、経年変化によって劣化する前記発光素子の特性に応じた映像信号の補正を正確かつ高速に行うことができる。

40

【0029】

請求項6記載の態様の表示装置は、請求項1乃至請求項5のいずれかに記載の表示装置において、前記制御部は、前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間に、前記第1スイッチ素子をOFFにして前記駆動素子

50

をOFFとし、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させるものである。

【0030】

本態様によると、前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間に、前記データ線に対する電圧のプリチャージを行って、前記発光素子の電圧を検出する。これにより、表示装置に映像信号を出力している最中であっても、その間データ線を使用していない時間を利用して前記発光素子の電圧を検出できるので、前記発光素子の電流-電圧特性の算出が可能となる。その結果、前記発光素子の電流-電圧特性の算出のための期間を、表示装置に映像信号を出力している期間と別に設定する必要はなくなり、表示装置への映像信号の出力と同時に、経年変化によって劣化する前記発光素子の特性に迅速に対応した映像信号の補正を実現できる。

10

【0031】

請求項7記載の態様の表示装置は、請求項6記載の表示装置において、前記映像信号は、フレーム単位に分割され、前記フレーム単位毎に、前記映像信号の各画素に対応する信号電圧を前記コンデンサに書き込む書き込み期間と前記信号電圧を前記コンデンサに書き込まない非書き込み期間とを有し、前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間は、前記非書き込み期間であるものである。

20

【0032】

本態様によると、前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間を、非書き込み期間としてもよい。

【0033】

請求項8記載の態様の表示装置は、請求項2記載の表示装置において、前記映像信号は、フレーム単位に分割され、前記フレーム単位毎に、前記映像信号の各画素に対応する信号電圧を前記コンデンサに書き込む書き込み期間と前記信号電圧を前記コンデンサに書き込まない非書き込み期間とを有し、前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間は、前記非書き込み期間であり、前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記所定の調査電流が供給された状態での前記第1電極の電圧を検出させる第1の非書き込み期間と、前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを再度行わせた状態で、前記所定の調査電流が供給された状態での前記第1電極の電圧を検出させる第2の非書き込み期間と、は別の非書き込み期間であるものである。

30

【0034】

本態様によると、前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、前記所定の調査電流が供給された状態の前記第1電極の電圧を検出させる第1の非書き込み期間と、前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを再度行わせ、前記所定の調査電流が供給された状態の前記第1電極の電圧を検出させる第2の非書き込み期間と、は別の非書き込み期間としてもよい。

40

【0035】

請求項9記載の態様の表示装置は、請求項1乃至請求項8のいずれかに記載の表示装置において、前記発光素子と前記駆動素子とを含む画素部を複数有し、前記複数の画素部はマトリクス状に配置されているものである。

【0036】

本態様によると、表示装置を、前記表示素子と前記駆動素子とを含む画素部を複数マトリクス状に配置した表示装置としてもよい。

【0037】

50

請求項 1_0 記載の態様の表示装置は、請求項 1 乃至請求項 9 のいずれかに記載の表示装置において、前記発光素子の第 1 電極は、アノード電極であり、前記第 1 電源線の電圧は前記第 2 電源線の電圧より高く、前記第 1 電源線から前記第 2 電源線に電流が流れるものである。

【 0 0 3 8 】

本態様によると、前記発光素子の第 1 電極をアノード電圧とし、前記第 1 電源線の電圧を前記第 2 電源線の電圧より高く、前記第 1 電源線から前記第 2 電源線に電流が流れるようにしてよい。

【 0 0 3 9 】

請求項 1_1 記載の態様の表示装置の制御方法は、発光素子と、前記発光素子の第 1 電極に電気的に接続される第 1 電源線と、前記発光素子の第 2 電極に電気的に接続される第 2 電源線と、電圧を保持するコンデンサと、前記第 1 電極と前記第 1 電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第 1 電源線と前記第 2 電源線との間に流して前記発光素子を発光させる駆動素子と、前記コンデンサの一方の電極に信号電圧を供給するデータ線と、前記信号電圧に対応する電圧を前記コンデンサに保持させる第 1 スイッチ素子と、前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、前記第 1 電極と前記データ線との間に設けられた配線と、前記配線に設けられ、前記第 1 電極と前記データ線とを接続する第 2 スイッチ素子と、を具備する表示装置の制御方法であって、前記第 1 スイッチ素子を OFF にして前記駆動素子を OFF とし、前記第 2 スイッチ素子を ON し、前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、前記プリチャージがされた状態で前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記発光素子の第 1 電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させるものである。

10

20

30

40

50

請求項 1_2 記載の態様の表示装置は、発光素子と、前記発光素子の第 1 電極に電気的に接続される第 1 電源線と、前記発光素子の第 2 電極に電気的に接続される第 2 電源線と、電圧を保持するコンデンサと、前記第 1 電極と前記第 1 電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第 1 電源線と前記第 2 電源線との間に流して前記発光素子を発光させる駆動素子と、前記コンデンサの一方の電極に信号電圧を供給するデータ線と、前記信号電圧に対応する電圧を前記コンデンサに保持させる第 1 スイッチ素子と、前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、前記第 1 電極の電圧を読出す読出し線と、前記読出し線に接続され前記第 1 電極の電圧を検出する電圧検出回路と、前記第 1 電極と前記データ線との間に設けられた第 1 配線と、前記第 1 配線に設けられ、前記第 1 電極と前記データ線とを接続する第 2 スイッチ素子と、前記第 1 電極と前記読出し線との間に設けられた第 2 配線と、前記第 2 配線に設けられ、前記第 1 電極と前記読出し線とを接続する第 3 スイッチ素子と、前記電圧発生回路を前記データ線及び前記読出し線のいずれかに接続する第 4 スイッチ素子と、前記第 1 スイッチ素子を OFF にして前記駆動素子を OFF とし、前記第 4 スイッチ素子に前記電圧発生回路と前記データ線とを接続させ、前記第 2 スイッチ素子を ON にして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記第 1 配線を介して前記発光素子に前記所定の調査電流を供給させ、その後、前記第 4 スイッチに前記電圧検出回路と前記データ線とを接続させ、前記第 2 スイッチ素子を OFF にし、前記第 3 スイッチ素子を ON にし、前記所定の調査電流が供給された状態の前記第 1 電極の電圧を前記読出し線及び前記第 2 配線

を介して、前記電圧検出回路に検出させる制御部とを具備するものである。

【0041】

本態様によると、前記第4スイッチ素子に前記電圧発生回路と前記データ線とを接続させ、前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、前記電流発生回路に対して前記データ線を介して前記発光素子に前記所定の調査電流を供給させ、一方、前記第4スイッチ素子に前記電圧検出回路と前記データ線とを接続させ、前記電圧検出回路に対して前記データ線を介して、前記所定の調査電流が供給された状態の前記発光素子の第1電極の電圧を検出させる。これにより、前記調査電流を前記発光素子に流す前に、前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行い、前記データ線に接続された分布容量を所定の設定電圧に充電した状態とする。そのため、前記調査電流を前記発光素子に流してから前記半導体素子の電圧を検出するまでに必要とされる充電期間を大幅に短縮できる。その結果、経年変化によって劣化する前記半導体素子の特性に応じた映像信号の補正を正確かつ高速に行うことができる。

10

【0042】

また、前記電圧検出回路に、前記データ線とは別の読み出し線を介して、前記発光素子の電圧を検出させる。そして、前記電圧発生回路を前記データ線又は前記読み出し線といずれかに接続する第4スイッチ素子を設け、前記データ線に対して電圧のプリチャージを行わせる場合には、前記第4スイッチ素子に前記電圧発生回路と前記データ線とを接続させ、一方、前記所定の調査電流が供給された状態の前記発光素子の電圧を検出する場合には、前記第4スイッチ素子に前記電圧検出回路と前記データ線とを接続させる。これにより、前記電圧検出回路は、基本回路に接続されていない読み出し線を介して前記発光素子の電圧を検出するので、基本回路の構成要素である駆動素子による電圧降下の影響を受けることなく、前記発光素子の電圧を一層精度よく測定できる。

20

【0043】

以下、本発明の好ましい実施の形態を図に基づき説明する。なお、以下では、全ての図を通じて同一又は相当する要素には同じ符号を付して、その重複する説明を省略する。

【0044】

(実施の形態1)

図1は、一般的なアクティブマトリクス型表示装置の表示部の状態遷移図である。同図には、ある画素列における、画素行(ライン)ごとの書き込み期間及び非書き込み期間が表されている。縦方向は画素行を、また、横軸は経過時間を示す。ここで、書き込み期間とは、各画素へ信号電圧を供給するために、データ線が使用されている期間のことである。この書き込み期間内において、信号電圧の書き込み動作が、画素行順に実行される。本表示装置の画素回路では、書き込み期間において容量素子への電圧保持と、駆動トランジスタのゲートへの電圧印加が同時に行われるため、当該書き込み動作の後、続けて発光動作が実行される。

30

【0045】

従来の表示装置では、経時劣化した有機EL素子の電流-電圧特性を高精度に測定するためには、画素回路の寄生容量が大きいため、電流を流して有機EL素子の電圧を読み取るまでに長い充電時間が必要であった。このため、図1に記載されたような書き込み期間や発光動作期間に上記電流-電圧特性調査を行うことができず、書き込み期間や発光動作期間とは別に当該電流-電圧特性を調査する期間を設ける必要があった。

40

【0046】

本発明の実施の形態1に係る表示装置及びその制御方法によれば、表示装置に映像信号を出力している最中であっても、その間データ線を使用していない非書き込み期間を利用して有機EL素子の電流-電圧特性調査を実行することができる。その結果、有機EL素子の電流-電圧特性の算出のための期間を、表示装置に映像信号を出力している期間と別に設定する必要はなくなり、表示装置への映像信号の出力と同時に、経年変化によって劣化する有機EL素子の特性に迅速に対応した映像信号の補正を実現できる。

50

【0047】

以下、本発明の実施の形態1に係る表示装置が、非書き込み期間内でも、有機EL素子の電流-電圧特性を正確かつ高速に検出できることを、図を用いて説明する。

【0048】

図2は、本発明の実施の形態1に係る表示装置の機能構成図である。同図における表示装置1は、表示部10と、走査線駆動回路20と、電圧発生回路30と、電流発生回路40と、電圧検出回路50と、制御部70と、メモリ80とを備える。

【0049】

図3は、本発明の実施の形態1に係る表示部の有する一画素部の回路構成及びその周辺回路との接続を示す図である。同図における画素部100は、有機EL素子110と、駆動トランジスタ120と、スイッチングトランジスタ130と、検査トランジスタ140と、容量素子150と、共通電極115と、電源線125と、走査線21と、制御線22と、データ線31とを備える。また、周辺回路は、走査線駆動回路20と、電圧発生回路30と、電流発生回路40と、電圧検出回路50とを備える。

10

【0050】

まず、図2に記載された構成要素について、その機能を説明する。

【0051】

表示部10は、複数の画素部100を備える。

20

【0052】

走査線駆動回路20は、走査線21及び制御線22に接続されており、走査線21及び制御線22の電圧レベルを制御することにより、画素部100のスイッチングトランジスタ130及び検査トランジスタ140の導通・非導通を制御する機能を有する。

【0053】

電圧発生回路30は、データ線31に接続されており、信号電圧をデータ線31に供給するデータ線駆動回路としての機能を有する。また、電圧発生回路30は、所定の電圧を出力して、データ線31に対してプリチャージを行う電圧源としての機能を有する。また、電圧発生回路30は、データ線31との接続を開放したり、ショートしたりすることが可能なスイッチを有する。

30

【0054】

ここで、プリチャージとは、予め所定の回路に充電することである。本実施の形態では、表示部10は、様々な回路素子を有する薄膜積層構造であるため、例えば、データ線31は、画素ごとに走査線や電源線と交叉する部分に寄生容量を有する。この寄生容量を有するデータ線31に微小電流を流す場合、当該微小電流によりデータ線31が定常状態となるには、上記寄生容量にも電荷が保持される必要がある。また、当該寄生容量への電荷蓄積には時間がかかる。

【0055】

本実施の形態におけるプリチャージとは、上記寄生容量に予め電荷を蓄積させておくため、電圧発生回路30からデータ線31に対し電圧印加による充電をしておくことである。

40

【0056】

データ線31は、第2の導通線であり、画素部100を含む画素列に接続され、電圧発生回路30から出力された信号電圧を当該画素列の各画素部へ供給する。電流発生回路40は、データ線31に接続されており、有機EL素子110に対して調査電流を流す電流源としての機能を有する。また、電流発生回路40は、データ線31との接続を開放したり、ショートしたりすることが可能なスイッチを有する。

50

【0057】

ここで、調査電流とは、有機EL素子110の経時劣化状況を正確かつ高速に把握するために、有機EL素子110に流す電流のことである。この調査電流を有機EL素子110に流すことにより発生した有機EL素子110のアノード電圧を電圧検出回路50で検出することにより、現状での有機EL素子110の電流-電圧特性を取得することが可能

となる。

【0058】

電圧検出回路50は、データ線31に接続されており、検査トランジスタ140が導通することにより、有機EL素子110のアノード電圧を検出する機能を有する。

【0059】

なお、電圧検出回路50は、電圧発生回路30とともにデータドライバICに内蔵されてもよいし、データドライバICとは別にあってもよい。

【0060】

図4は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第1の構成を表す図である。同図に記載されているように、電圧検出回路50は、データ線31の本数と同数の電圧検出器51を有するものであってもよい。

10

【0061】

これに対し、図5は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第2の構成を表す図である。同図に記載されているように、電圧検出回路50は、データ線31の切り替えを行うマルチプレクサ52とデータ線31の本数より少ない電圧検出器51をもつものであることが好ましい。これにより、有機EL素子110のアノード電圧の測定時に必要な電圧検出器51の数量が削減されるので、電子装置の省面積化や部品点数の削減を実現することが可能となる。

【0062】

また、図6は、本発明の実施の形態1に係る表示装置の有する電圧検出回路の第3の構成を表す図である。同図に記載されているように、電圧検出回路50がデータ線31の切り替えを行うマルチプレクサ52とデータ線31より少ない数の電圧検出器51をもつ場合、マルチプレクサ52は、発光パネル5上に形成されていてもよい。これにより、電圧検出回路の規模が縮小されるので、低コストで実現できる。

20

【0063】

制御部70は、走査線駆動回路20、電圧発生回路30、電流発生回路40、電圧検出回路50及びメモリ80の制御を行う機能を有する。また、制御部70は、計測制御部701と、判定部702と、プリチャージ更新部703とを備える。

【0064】

計測制御部701は、検査トランジスタ140を導通にして、データ線31に対し電圧発生回路30にプリチャージを実行させる。その後、有機EL素子110に対して電流発生回路40から電流を印加させている間に、有機EL素子110のアノード電圧を電圧検出回路50に計測させる。そして、計測された有機EL素子110のアノード電圧を判定部702へ出力する。

30

【0065】

判定部702は、電圧検出回路50で計測された有機EL素子110のアノード電圧が安定であるか否かを判定する。そして、判定結果をプリチャージ更新部703へ出力する。有機EL素子110のアノード電圧の安定性についての判断方法及びその基準については図8を用いて後述する。

【0066】

プリチャージ更新部703は、判定部702により、有機EL素子110のアノード電圧が安定でないと判定された場合、電圧発生回路30からデータ線31へのプリチャージの条件を更新する。プリチャージの更新方法およびその設定については図8を用いて後述する。

40

【0067】

また制御部70は、上記構成により取得した有機EL素子110の電流-電圧特性データを、デジタル変換し、演算により特性パラメータを算出する。そして、算出された特性パラメータをメモリ80に書き込む。特性パラメータをメモリ80へ書き込んだ後は、制御部70は、メモリ80に書き込まれた特性パラメータを読み出し、外部から入力された映像信号データを、その特性パラメータに基づいて補正して、データ線駆動回路としての

50

機能を有する電圧発生回路 30 へと出力する。これにより、各画素部の有する有機 E L 素子の発光効率の不均一が補正され、輝度ムラが低減される。

【0068】

次に、画素部 100 の内部回路構成について、図 3 を用いて説明する。

【0069】

有機 E L 素子 110 は、発光素子として機能し、駆動トランジスタ 120 から与えられたソース - ドレイン間電流に応じた発光動作を行う。有機 E L 素子 110 の他方の端子であるカソードは、共通電極 115 に接続されており、通常は接地されている。

【0070】

駆動トランジスタ 120 は、ゲートが、スイッチングトランジスタ 130 を介してデータ線 31 に接続され、ソース及びドレインの一方が有機 E L 素子 110 のアノードに接続され、ソース及びドレインの他方が、電源線 125 に接続されている。

【0071】

上記回路接続により、駆動トランジスタ 120 のゲートには、電圧発生回路 30 から出力された信号電圧が、データ線 31 及びスイッチングトランジスタ 130 を介して印加される。駆動トランジスタ 120 のゲートに印加された上記信号電圧に対応したソース - ドレイン間電流が、有機 E L 素子 110 のアノードを介して有機 E L 素子 110 に流れる。

【0072】

スイッチングトランジスタ 130 は、ゲートが走査線 21 に接続され、ソース及びドレインの一方がデータ線 31 に接続され、ソース及びドレインの他方が駆動トランジスタ 120 のゲートに接続されている。つまり、走査線 21 の電圧レベルが HIGH となることによりスイッチングトランジスタ 130 がオン状態となり、上記信号電圧が駆動トランジスタ 120 のゲートへ印加される。

【0073】

検査トランジスタ 140 は、有機 E L 素子 110 のアノード電圧をデータ線 31 により測定する電圧パスを形成するスイッチ素子である。検査トランジスタ 140 のゲートは、制御線 22 に接続され、ソース及びドレインの一方が有機 E L 素子 110 のアノードに接続され、ソース及びドレインの他方が、データ線 31 に接続されている。つまり、制御線 22 の電圧レベルが HIGH となることにより検査トランジスタ 140 がオン状態となり、有機 E L 素子 110 のアノード電圧がデータ線 31 を介して電圧検出回路 50 にて検出される。

【0074】

容量素子 150 は、その一方の端子が駆動トランジスタ 120 のゲートに接続され、その他方の端子が駆動トランジスタ 120 のソース及びドレインの一方へ接続されている。発光動作時には、容量素子 150 により、駆動トランジスタ 120 のゲートに与えられた信号電圧が保持されるので、当該信号電圧に対応したソース - ドレイン間電流が流れる。

【0075】

なお、図 2、図 3 には記載されていないが、電源線 125 はすべて同じ電源に接続されている。また、共通電極 115 も電源に接続されている。

【0076】

次に、本発明の実施の形態 1 に係る表示装置 1 の制御方法について説明をする。本制御方法により、有機 E L 素子 110 の特性の検出が可能である。

【0077】

図 7 は、本発明の実施の形態 1 に係る制御部の、有機 E L 素子の電流 - 電圧特性を検出する場合の動作フローチャートである。

【0078】

最初に、計測制御部 701 は、電圧発生回路 30 から駆動トランジスタ 120 をオフ状態にする電圧を出力させ、その電圧を容量素子 150 に書き込み、駆動トランジスタ 120 をオフ状態にする (S10)。

【0079】

10

20

30

40

50

次に、計測制御部 701 は、走査線駆動回路 20 から制御線 22 にオン電圧を与えることにより、検査トランジスタ 140 をオン状態にし、有機 EL 素子 110 への電流印加パスを確保する (S11)。

【0080】

次に、計測制御部 701 は、電圧発生回路 30 から、予め設定されたプリチャージ電圧を導通線であるデータ線 31 に与え、有機 EL 素子 110 までの配線に対して電圧プリチャージを行う (S12)。

【0081】

ここで、プリチャージ電圧とは、後のステップで電流発生回路 40 からデータ線 31 に調査電流を流したときに、データ線 31 の電圧が高速で収束することに貢献するための予測電圧である。よって、プリチャージ電圧値は、データ線 31 の寄生容量値や調査電流値を考慮して設定される。

【0082】

次に、計測制御部 701 は、電流発生回路 40 からデータ線 31 に調査電流を出力させる (S13)。また、このとき、電圧発生回路 30 からの出力はされていない。

【0083】

次に、計測制御部 701 は、電圧検出回路 50 により第 1 回目の導通線電圧の検出を実行させる (S14)。そして、計測制御部 701 は、その結果を判定部 702 に出力する。

【0084】

次に、計測制御部 701 は、ステップ S14 から所定の時間が経過した後、電圧検出回路 50 により第 2 回目の導通線電圧の検出を実行させる (S15)。そして、計測制御部 701 は、その結果を判定部 702 に出力する。ここで、ステップ S14 及びステップ S15 における導通線電圧とは、データ線 31 の電圧のことである。

【0085】

次に、判定部 702 は、計測制御部 701 から取得した上記 2 つの導通線電圧の差が所定値以上であるか否かを判定する (S16)。

【0086】

最後に、ステップ S16 において、導通線電圧の差が所定値以上であれば (S16 で不安定)、判定部 702 は当該導通線電圧の測定が不安定であると判断し、プリチャージ更新部 703 はプリチャージ電圧を更新する (S17)。そして、次の電流 - 電圧特性測定のタイミングで、再度ステップ S10 からの一連のシーケンスを実行する。なお、この場合、更新されたプリチャージ電圧は、例えば、ステップ S15 で検出された第 2 回目の導通線電圧を設定する。

【0087】

一方、ステップ S16 において、導通線電圧の差が所定値よりも小さければ (S16 で安定)、判定部 702 は当該導通線電圧の測定が安定であると判断し、ステップ S15 で得られた第 2 回目の導通線電圧を上記調査電流に対する電圧値としてメモリ 80 に格納する (S18)。

【0088】

なお、ステップ S14 及びステップ S15 において、電圧検出回路 50 により検出された第 1 回目の導通線電圧及び第 2 回目の導通線電圧は、計測制御部 701 から判定部 702 に出力されずに、計測制御部 701 からメモリ 80 に記憶されてもよい。その場合、ステップ S16 において、判定部 702 はメモリ 80 から上記 2 つの導通線電圧を読み出して上記判定を実行する。

【0089】

なお、上述した有機 EL 素子の電流 - 電圧特性の評価方法では、ステップ S14 及びステップ S15 にて 2 回の導通線電圧の検出を実行したが、計測制御部 701 が当該導通線電圧を 3 回以上検出することにより、判定部 702 が検出された 3 回以上の電圧値の安定性を判断してもよい。

【0090】

次に、図7に記載された動作フローチャートにおける電気信号のタイミングを説明する。

【0091】

図8は、本発明の実施の形態1における有機EL素子の電流-電圧特性を検出する時のタイミングチャートである。同図は、先述した図1の非書き込み期間の詳細一例を示すものであり、図1の非書き込み期間内に例えば図8のT1-T6での各ステップが実行される。前記実行後に非書き込み期間に時間の余裕がある場合は、さらに図8に示すT7-T13での各ステップによるプリチャージを実行することもできる。

【0092】

同図において、横軸は時間を表している。また縦方向には、上から順に、走査線21に発生する電圧の波形図、制御線22に発生する電圧の波形図、電圧発生回路30が出力する電圧の波形図、導通線電圧及び電流発生回路40が出力する電流の波形図の波形図が示されている。また図中の矢印は電圧検出タイミングを示す。なお、本実施の形態1において、図8に記載された導通線電圧とは、データ線31の電圧である。

10

【0093】

最初に、時刻t0において、データ線31は、駆動トランジスタの120をオフ状態にするための電圧に設定される。

【0094】

次に、時刻t1において、走査線21の電圧レベルが、スイッチングトランジスタ130がオン状態となる電圧レベルとなる。このとき、駆動トランジスタ120はオフ状態となる。よって、有機EL素子110には駆動トランジスタ120のソース-ドレイン間電流が流れない。この時刻t0および時刻t1における動作は、図7に記載されたステップS10に相当する。

20

【0095】

図9Aは、本発明の実施の形態1に係る表示装置の時刻t1~t2における動作状態を説明する回路図である。

【0096】

なお、図9A~図9Dには、画素部100の回路構成の他、データ線31と走査線21との間に形成される寄生容量220、データ線31と表示部10内で共通となっている電源線125との間に形成される寄生容量210が表されている。

30

【0097】

次に、時刻t2において、走査線21の電圧レベルが、スイッチングトランジスタ130がオフ状態となる電圧レベルとなる。また、これと同時に、制御線22の電圧レベルが、検査トランジスタ140がオン状態となる電圧レベルとなる。これにより、データ線31から有機EL素子110へ電流供給できる電流パスが確保される。この時刻t2における動作は、図7に記載されたステップS11に相当する。

【0098】

図9Bは、本発明の実施の形態1に係る表示装置の時刻t2~t3における動作状態を説明する回路図である。

40

【0099】

次に、時刻t3において、電圧発生回路30は、データ線31に対し、予め設定されたプリチャージ電圧を出力する。このときデータ線31に対してのプリチャージが行われる。この時刻t3における動作は、図7に記載されたステップS12に相当する。

【0100】

図9Cは、本発明の実施の形態1に係る表示装置の時刻t3~t4における動作状態を説明する回路図である。図9Cに記載されたように、データ線31に対しての上記プリチャージにより、寄生容量210及び220は充電されている。

【0101】

次に、時刻t4において、電流発生回路40は、データ線31を介して有機EL素子1

50

10に調査電流を出力する。また、これと同時に、電圧発生回路30は電圧出力を停止する。この時刻t4における動作は、図7に記載されたステップS13に相当する。

【0102】

図9Dは、本発明の実施の形態1に係る表示装置の時刻t4～t6における動作状態を説明する回路図である。

【0103】

次に、時刻t5において、電圧検出回路50は、データ線31の1回目の導通線電圧を検出する。この時刻t5における動作は、図7に記載されたステップS14に相当する。

【0104】

次に、時刻t6において、電圧検出回路50は、データ線31の2回目の導通線電圧を検出する。このとき検出された1回目の導通線電圧値と2回目の導通線電圧値との差が所定の電圧値以上であれば、次の有機EL素子110の電流-電圧特性の検出時には、プリチャージ電圧を変えて再度行う。

10

【0105】

ここでは、検出された1回目の導通線電圧値と2回目の導通線電圧値との差が所定の電圧値以上であった場合を想定して、その次の有機EL素子110の電流-電圧特性の検出タイミングをt7からt13に示す。

20

【0106】

時刻t7において、データ線31は、駆動トランジスタの120をオフ状態にするための電圧に設定される。

20

【0107】

次に、時刻t8において、走査線21の電圧レベルが、スイッチングトランジスタ130がオン状態となる電圧レベルとなる。このとき、駆動トランジスタ120はオフ状態となる。よって、有機EL素子110には駆動トランジスタ120のソース-ドレイン間電流が流れない。

30

【0108】

次に、時刻t9において、走査線21の電圧レベルが、スイッチングトランジスタ130がオフ状態となる電圧レベルとなる。また、これと同時に、制御線22の電圧レベルが、検査トランジスタ140がオン状態となる電圧レベルとなる。これにより、データ線31から有機EL素子110へ電流供給できる電流バスが確保される。

30

【0109】

次に、時刻t10において、電圧発生回路30は、データ線31に対し、予め設定された電圧を出力する。このときデータ線31に対してのプリチャージが行われる。

40

【0110】

次に、時刻t11において、電流発生回路40は、データ線31を介して有機EL素子110に調査電流を出力する。また、これと同時に、電圧発生回路30は電圧出力を停止する。

【0111】

次に、時刻t12において、電圧検出回路50は、データ線31の1回目の導通線電圧を検出する。

40

【0112】

次に、時刻t13において、電圧検出回路50は、データ線31の2回目の導通線電圧を検出する。このとき検出された1回目の導通線電圧値と2回目の導通線電圧値との差が所定の電圧値より小さくなつたため、この2回目の導通線電圧値が測定された有機EL素子110のアノード電圧としてメモリ80に格納される。

50

【0113】

上述した表示装置のように、複数の画素部を含む画素列ごとにデータ線が配置されているような回路規模において、予めデータ線をプリチャージして有機EL素子の電圧を検出する時間は、プリチャージしない電圧検出時間と比較して桁違いに短縮化される。この検出時間の短縮化により、検出された電圧の安定性を判定して電圧を再検出するステップを

、許容された時間内に組み込むことができるので、正確な電圧測定を実現することができる。また、この高速かつ正確な有機EL素子の電流-電圧特性検出により、発光パネルが映像出力中でも、その間のデータ線を使用していない時間を用いて有機EL素子の電流-電圧特性の検出が可能となる。例えば、フレーム単位ごとに割り当てられた非書き込み期間内に、上述した有機EL素子の電流-電圧特性検出の各ステップを実行することができる。

【0114】

また、例えば、所定の非書き込み期間に図7に記載されたステップS10～ステップS16を実行し、別の非書き込み期間に、更新されたプリチャージ電圧を用いて同様のステップS10～ステップS16を実行するという形式をとってもよい。

10

【0115】

(実施の形態2)

図10は、本発明の実施の形態2に係る表示装置の機能構成図である。同図における表示装置2は、表示部11と、走査線駆動回路20と、電圧発生回路30と、電流発生回路40と、電圧検出回路50と、電圧選択スイッチ60と、制御部70と、メモリ80とを備える。

20

【0116】

図11は、本発明の実施の形態2に係る表示部の有する一画素部の回路構成及びその周辺回路との接続を示す図である。同図における画素部101は、有機EL素子110と、駆動トランジスタ120と、スイッチングトランジスタ130と、検査トランジスタ140と、容量素子150と、読出しトランジスタ160と、共通電極115と、電源線125と、走査線21と、制御線22と、データ線31と、読出し線53とを備える。また、周辺回路は、走査線駆動回路20と、電圧発生回路30と、電流発生回路40と、電圧検出回路50と、電圧選択スイッチ60とを備える。

30

【0117】

本発明の実施の形態2における表示装置2は、実施の形態1における表示装置1と比較して、各画素列に読出し線53が配置され、また、読出し線53と電圧発生回路30との接続、または、データ線31と電圧発生回路30との接続のいずれかを選択するための電圧選択スイッチ60が配置されている点が異なる。また、画素部101は、画素部100と比較して、読出しトランジスタ及び電圧検出バスが配置されている点が異なる。以下、実施の形態1における図1および図2と同じ点は説明を省略し、異なる点のみ説明をする。

30

【0118】

表示部11は、複数の画素部101を備える。

【0119】

走査線駆動回路20は、走査線21及び制御線22に接続されており、走査線21及び制御線22の電圧レベルを制御することにより、画素部100のスイッチングトランジスタ130、検査トランジスタ140及び読出しトランジスタ160の導通・非導通を制御する機能を有する。

40

【0120】

電圧発生回路30は、電圧選択スイッチ60を経由してデータ線31または読出し線53に接続されている。データ線31に接続されている場合には、電圧発生回路30は、信号電圧をデータ線31に供給するデータ線駆動回路としての機能を有する。また、読出し線53に接続されている場合には、電圧発生回路30は、所定の電圧を出力して、読出し線53に対して電圧プリチャージを行う電圧源としての機能を有する。また、電圧発生回路30は、読出し線53との接続を開放したり、ショートしたりすることが可能なスイッチを有する。

【0121】

データ線31は、第2の導通線であり、画素部101を含む画素列に接続され、電圧発生回路30から出力された信号電圧を当該画素列の各画素部へ供給する。

50

【0122】

電圧検出回路50は、読み出し線53に接続されており、読み出しトランジスタ160が導通することにより、有機EL素子110のアノード電圧を検出する機能を有する。

【0123】

読み出し線53は、画素部101を含む画素列に接続され、有機EL素子110のアノード電圧を読み出す第1の導通線として機能する。

【0124】

電圧選択スイッチ60は、電圧発生回路30と、読み出し線53及びデータ線31との間に配置され、読み出し線53と電圧発生回路30との接続、または、データ線31と電圧発生回路30との接続のいずれかを選択する機能を有する。

10

【0125】

制御部70は、走査線駆動回路20、電圧発生回路30、電流発生回路40、電圧検出回路50、電圧選択スイッチ60、及びメモリ80の制御を行う機能を有する。また、制御部70は、計測制御部701と、判定部702と、プリチャージ更新部703とを備える。

【0126】

計測制御部701は、読み出しトランジスタ160を導通にして、読み出し線53に対し電圧発生回路30にプリチャージを実行させる。また同時に、検査トランジスタ140を導通にして、有機EL素子110に対して電流発生回路40から電流を印加させている間に、有機EL素子110のアノード電圧を電圧検出回路50に計測させる。そして、計測された有機EL素子110のアノード電圧を判定部702へ出力する。

20

【0127】

プリチャージ更新部703は、判定部702により、有機EL素子110のアノード電圧が安定でないと判定された場合、電圧発生回路30から読み出し線53へのプリチャージの条件を更新する。

【0128】

検査トランジスタ140は、有機EL素子110への電流バスを形成するスイッチ素子である。検査トランジスタ140のゲートは、制御線22に接続され、ソース及びドレインの一方が有機EL素子110のアノードに接続され、ソース及びドレインの他方が、データ線31に接続されている。

30

【0129】

読み出しトランジスタ160は、有機EL素子110のアノード電圧を読み出し線53により測定する電圧バスを形成するスイッチ素子である。読み出しトランジスタ160のゲートは、制御線22に接続され、ソース及びドレインの一方が有機EL素子110のアノードに接続され、ソース及びドレインの他方が、読み出し線53に接続されている。

【0130】

次に、本発明の実施の形態2に係る表示装置2の制御方法について説明をする。本制御方法により、有機EL素子110の特性の検出が可能である。

【0131】

図7は、本発明の実施の形態2に係る制御部の、有機EL素子の電流-電圧特性を検出する場合の動作フローチャートである。

40

【0132】

最初に、計測制御部701は、電圧発生回路30とデータ線31とが接続されるよう電圧選択スイッチ60を制御し(図11に記載された電圧選択スイッチ60の接点aを選択し)、電圧発生回路30から駆動トランジスタ120をオフ状態にする電圧を出力させ、その電圧を容量素子150に書き込み、駆動トランジスタ120をオフ状態にする(S10)。

【0133】

次に、計測制御部701は、電圧発生回路30と読み出し線53とが接続されるよう電圧選択スイッチ60を制御し(図11に記載された電圧選択スイッチ60の接点bを選択し

50

)、走査線駆動回路 20 から制御線 22 にオン電圧を与えることにより、検査トランジスタ 140 及び読出しトランジスタ 160 をオン状態にし、有機 EL 素子 110 への電流印加バス及び有機 EL 素子 110 のアノード電圧検出バスを確保する (S11)。

【0134】

次に、計測制御部 701 は、電圧発生回路 30 から読出し線 53 に対して、予め設定されたプリチャージ電圧を与える、有機 EL 素子 110 までの配線に対して電圧プリチャージを行う (S12)。

【0135】

次に、計測制御部 701 は、電流発生回路 40 からデータ線 31 に調査電流を出力させる (S13)。また、このとき、電圧発生回路 30 からの出力はされていない。

10

【0136】

次に、計測制御部 701 は、電圧検出回路 50 により第 1 回目の導通線電圧の検出を実行させる (S14)。そして、計測制御部 701 は、その結果を判定部 702 に出力する。

【0137】

次に、計測制御部 701 は、ステップ S14 から所定の時間が経過した後、電圧検出回路 50 により第 2 回目の導通線電圧の検出を実行させる (S15)。そして、計測制御部 701 は、その結果を判定部 702 に出力する。ここで、ステップ S14 及びステップ S15 における導通線電圧とは、読出し線 53 の電圧のことである。

20

【0138】

次に、判定部 702 は、計測制御部 701 から取得した上記 2 つの導通線電圧の差が所定値以上であるか否かを判定する (S16)。

【0139】

最後に、ステップ S16 において、導通線電圧の差が所定値以上であれば (S16 で不安定)、判定部 702 は当該導通線電圧の測定が不安定であると判断し、プリチャージ更新部 703 はプリチャージ電圧を更新する (S17)。そして、次の電流 - 電圧特性測定のタイミングで、再度ステップ S10 からの一連のシーケンスを実行する。なお、更新されたプリチャージ電圧は、ステップ S15 で検出された第 2 回目の導通線電圧を設定する。

30

【0140】

一方、ステップ S16 において、導通線電圧の差が所定値よりも小さければ (S16 で安定)、判定部 702 は当該導通線電圧の測定が安定であると判断し、ステップ S15 で得られた第 2 回目の導通線電圧を上記調査電流に対する電圧値としてメモリ 80 に格納する (S18)。

40

【0141】

なお、ステップ S14 及びステップ S15 において、電圧検出回路 50 により検出された第 1 回目の導通線電圧及び第 2 回目の導通線電圧は、計測制御部 701 から判定部 702 に出力されずに、計測制御部 701 からメモリ 80 に記憶されてもよい。その場合、ステップ S16 において、判定部 702 はメモリ 80 から上記 2 つの導通線電圧を読み出して上記判定を実行する。

【0142】

なお、上述した有機 EL 素子の電流 - 電圧特性の評価方法では、ステップ S14 及びステップ S15 にて 2 回の導通線電圧の検出を実行したが、計測制御部 701 が当該導通線電圧を 3 回以上検出することにより、判定部 702 が検出された 3 回以上の電圧値の安定性を判断してもよい。

【0143】

次に、図 7 に記載された動作フローチャートにおける電気信号のタイミングを説明する。

【0144】

図 12 は、本発明の実施の形態 2 における有機 EL 素子の電流 - 電圧特性を検出する時

50

のタイミングチャートである。なお、本実施の形態2において、図12に記載された導通線電圧とは、読み出し線53の電圧である。以下、実施の形態1におけるタイミングと同じ点は説明を省略し、異なる点のみ説明をする。

【0145】

最初に、時刻t0において、電圧発生回路30は、駆動トランジスタの120をオフ状態にするための電圧に設定されている。

【0146】

次に、時刻t1において、電圧選択スイッチ60の電圧レベルがHIGHレベルとなり(図11に記載された電圧選択スイッチ60の接点aが選択され)、電圧発生回路30とデータ線31との接続が選択される。同時に、走査線21の電圧レベルが、スイッチングトランジスタ130がオン状態となる電圧レベルとなる。このとき、駆動トランジスタ120はオフ状態となる。よって、有機EL素子110には駆動トランジスタ120のソース-ドレイン間電流が流れない。この時刻t0および時刻t1における動作は、図7に記載されたステップS10に相当する。

10

【0147】

次に、時刻t2において、電圧選択スイッチ60の電圧レベルがLOWレベルとなり(図11に記載された電圧選択スイッチ60の接点bが選択され)、電圧発生回路30と読み出し線53との接続が選択される。同時に、走査線21の電圧レベルが、スイッチングトランジスタ130がオフ状態となる電圧レベルとなる。また、これと同時に、制御線22の電圧レベルが、検査トランジスタ140及び読み出しひトランジスタ160がオン状態となる電圧レベルとなる。これにより、データ線31から有機EL素子110へ電流供給できる電流パス及び読み出し線53にて有機EL素子110のアノード電圧を検出する電圧パスが確保される。

20

【0148】

次に、時刻t3において、電圧発生回路30は、読み出し線53に対し、予め設定された電圧を出力する。このとき読み出し線53に対してのプリチャージが行われる。

【0149】

時刻t5において、電圧検出回路50は、読み出し線53の1回目の導通線電圧を検出する。

30

【0150】

次に、時刻t6において、電圧検出回路50は、読み出し線53の2回目の導通線電圧を検出する。

【0151】

次に、時刻t7において、電圧発生回路30は、駆動トランジスタの120をオフ状態にするための電圧に設定されている。

40

【0152】

次に、時刻t8において、電圧選択スイッチ60の電圧レベルがHIGHレベルとなり(図11に記載された電圧選択スイッチ60の接点aが選択され)、電圧発生回路30とデータ線31との接続が選択される。同時に、走査線21の電圧レベルが、スイッチングトランジスタ130がオン状態となる電圧レベルとなる。このとき、駆動トランジスタ120はオフ状態となる。よって、有機EL素子110には駆動トランジスタ120のソース-ドレイン間電流が流れない。

【0153】

次に、時刻t9において、電圧選択スイッチ60の電圧レベルがLOWレベルとなり(図11に記載された電圧選択スイッチ60の接点bが選択され)、電圧発生回路30と読み出し線53との接続が選択される。同時に、走査線21の電圧レベルが、スイッチングトランジスタ130がオフ状態となる電圧レベルとなる。また、これと同時に、制御線22の電圧レベルが、検査トランジスタ140及び読み出しひトランジスタ160がオン状態となる電圧レベルとなる。これにより、データ線31から有機EL素子110へ電流供給できる電流パス及び読み出し線53にて有機EL素子110のアノード電圧を検出する電圧パス

50

が確保される。

【0154】

次に、時刻 t_{10} において、電圧発生回路30は、読み出し線53に対し、予め設定された電圧を出力する。このとき読み出し線53に対してのプリチャージが行われる。

【0155】

時刻 t_{12} において、電圧検出回路50は、読み出し線53の1回目の導通線電圧を検出する。

【0156】

次に、時刻 t_{13} において、電圧検出回路50は、読み出し線53の2回目の導通線電圧を検出する。

10

【0157】

上述した実施の形態2に係る表示装置及びその制御方法によれば、実施の形態1に係る表示装置及びその制御方法と同様の効果を奏することが可能となる。

【0158】

加えて、有機EL素子の電流-電圧特性を測定するための電流印加バスと電圧検出バスを独立に設けているので、当該電圧検出の際に、スイッチングトランジスタ130による電圧降下の影響を受けずに、更に精度の高い電流-電圧特性計測が可能となる。

20

【0159】

以上実施の形態1及び2について述べてきたが、本発明に係る表示装置及びその制御方法は、上記実施の形態に限定されるものではない。実施の形態1及び2における任意の構成要素を組み合わせて実現される別の実施の形態や、実施の形態1及び2に対して本発明の主旨を逸脱しない範囲で当業者が思いつく各種変形を施して得られる変形例や、本発明に係る半導体特性評価装置を内蔵した各種機器も本発明に含まれる。

【0160】

例えば、本発明に係る表示装置及びその制御方法は、図13に記載されたような薄型フラットTVに内蔵され、また使用される。本発明に係る表示装置及びその制御方法により、発光素子の輝度ムラが抑制されたディスプレイを備えた薄型フラットTVが実現される。

20

【0161】

また、画素部の有する発光素子は、そのカソードが駆動トランジスタのソースおよびドレインの一方に接続され、そのアノードが第1電源に接続され、駆動トランジスタのゲートが、実施の形態と同様、スイッチングトランジスタを介してデータ線に接続されており、駆動トランジスタソースおよびドレインの他方が第2電源に接続されていてもよい。この回路構成の場合、第1電源の電位は、第2電源の電位よりも高く設定される。また、検査トランジスタは、そのゲートが制御線に接続され、そのソースおよびドレインの一方がデータ線に接続され、そのソースおよびドレインの他方が発光素子のカソードに接続されている。また、読み出しトランジスタは、そのゲートが制御線に接続され、そのソースおよびドレインの一方が読み出し線に接続され、そのソースおよびドレインの他方が発光素子のカソードに接続されている。この回路構成においても、本発明と同様の構成及び効果が得られる。

30

【0162】

また、実施の形態1及び2では、例えば、スイッチングトランジスタのゲートの電圧レベルがHIGHの場合にオン状態になるn型トランジスタとして記述しているが、スイッチングトランジスタ、検査用トランジスタ、読み出しトランジスタ及び駆動トランジスタをp型トランジスタで形成し、ゲート線、走査線及び制御線の極性を反転させた表示装置でも、上述した各実施の形態と同様の効果を奏する。

40

【0163】

また、本発明の実施の形態では、駆動トランジスタ、スイッチングトランジスタ、検査トランジスタ及び読み出しトランジスタの各機能を有するトランジスタは、ゲート、ソース及びドレインを有するFET(Field Effect Transistor)である。

50

ることを前提として説明してきたが、これらのトランジスタには、ベース、コレクタ及びエミッタを有するバイポーラトランジスタが適用されてもよい。この場合にも、本発明の目的が達成され同様の効果を奏する。

【0164】

また、本発明の実施の形態では、表示装置の有する有機EL素子の電流-電圧特性を高速かつ正確に測定する構成および方法を説明してきたが、本発明に係る表示装置の制御方法は、有機EL素子のみならず、電子装置に組み込まれた半導体素子の電流-電圧特性を測定する場合に適用されても同様の効果を奏する。この場合、電子装置の回路規模が大きいほど、つまり、上記半導体素子の電流-電圧特性を測定するための導通線が長くなるほど、また、周辺回路素子の数が多くなるほど本発明を適用する効果は大きい。

10

【産業上の利用可能性】

【0165】

本発明は、特に表示装置を内蔵する有機ELフラットパネルディスプレイに有用であり、特性変化の補正が要求されるディスプレイの表示装置およびその駆動方法として用いるのに最適である。

【符号の説明】

【0166】

1、2	表示装置	
5	発光パネル	
10、11	表示部	20
20	走査線駆動回路	
21	走査線	
22	制御線	
30	電圧発生回路	
31	データ線	
40	電流発生回路	
50	電圧検出回路	
51	電圧検出器	
52	マルチブレクサ	
53	読み出し線	30
60	電圧選択スイッチ	
70	制御部	
80	メモリ	
100、101	画素部	
110	有機EL素子	
115	共通電極	
120	駆動トランジスタ	
125	電源線	
130	スイッチングトランジスタ	
140	検査トランジスタ	40
150	容量素子	
160	読み出しひトランジスタ	
210、220	寄生容量	
701	計測制御部	
702	判定部	
703	プリチャージ更新部	

【手続補正2】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

50

【補正の内容】

【特許請求の範囲】

【請求項 1】

発光素子と、

前記発光素子の第1電極に電気的に接続される第1電源線と、

前記発光素子の第2電極に電気的に接続される第2電源線と、

電圧を保持するコンデンサと、

前記第1電極と前記第1電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第1電源線と前記第2電源線との間に流して前記発光素子を発光させる駆動素子と、

10

前記コンデンサの一方の電極に信号電圧を供給するデータ線と、

前記信号電圧に対応する電圧を前記コンデンサに保持させる第1スイッチ素子と、

前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、

20

前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、

前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、

前記第1電極と前記データ線との間に設けられた配線と、

前記配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、

前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる制御部とを具備し、

前記制御部は、

前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、

30

前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、

前記検出された複数の前記第1電極の電圧値の差が所定値以上の場合、前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせる

表示装置。

40

【請求項 2】

さらに、データを格納するメモリを有し、

前記制御部は、

前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせた後、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、

40

前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、

前記検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記電圧検出回路により検出された前記第1電極の電圧を前記メモリに保持する

請求項1記載の表示装置。

【請求項 3】

さらに、データを格納するメモリを有し、

前記制御部は、

前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、

50

前記所定の調査電流が供給された状態の前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、

前記検出された複数の前記第1電極の電圧値の差が所定値未満の場合、前記電圧検出回路により検出された前記第1電極の電圧を前記メモリに保持する

請求項1記載の表示装置。

【請求項4】

前記制御部は、

前記電圧検出回路により検出された複数の前記第1電極の電圧値のうち、最後に検出された前記第1電極の電圧を前記メモリに保持する

請求項2又は3に記載の表示装置。

10

【請求項5】

前記制御部は、

前記所定の調査電流と前記保持された前記第1電極の電圧とに基づいて前記発光素子の電流-電圧特性を演算し、

外部から入力された映像信号を、前記発光素子の電流-電圧特性に基づいて補正し、前記電圧発生回路から、前記補正後の映像信号に対応した信号電圧を前記データ線に供給させる

請求項2乃至請求項4のいずれかに記載の表示装置。

【請求項6】

前記制御部は、

前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間に、

前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第2スイッチ素子をONにして前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を供給させ、

前記所定の調査電流が供給された状態での前記第1電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に検出させる

請求項1乃至請求項5のいずれかに記載の表示装置。

20

【請求項7】

前記映像信号は、フレーム単位に分割され、前記フレーム単位毎に、前記映像信号の各画素に対応する信号電圧を前記コンデンサに書き込む書き込み期間と前記信号電圧を前記コンデンサに書き込まない非書き込み期間とを有し、

前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間は、前記非書き込み期間である

請求項6記載の表示装置。

30

【請求項8】

前記映像信号は、フレーム単位に分割され、前記フレーム単位毎に、前記映像信号の各画素に対応する信号電圧を前記コンデンサに書き込む書き込み期間と前記信号電圧を前記コンデンサに書き込まない非書き込み期間とを有し、

前記データ線が外部から入力される映像信号に対応した信号電圧によって使用されていない期間は、前記非書き込み期間であり、

前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせた状態で、前記所定の調査電流が供給された状態での前記第1電極の電圧を検出させる第1の非書き込み期間と、

前記電圧発生回路に対して前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを再度行わせた状態で、前記所定の調査電流が供給された状態での前記第1電極の電圧を検出させる第2の非書き込み期間と、は別の非書き込み期間である

40

請求項2に記載の表示装置。

50

【請求項 9】

前記発光素子と前記駆動素子とを含む画素部を複数有し、
前記複数の画素部はマトリクス状に配置されている
請求項 1 乃至請求項 8 のいずれかに記載の表示装置。

【請求項 10】

前記発光素子の第 1 電極は、アノード電極であり、
前記第 1 電源線の電圧は前記第 2 電源線の電圧より高く、前記第 1 電源線から前記第 2 電源線に電流が流れる
請求項 1 乃至請求項 9 のいずれかに記載の表示装置。

【請求項 11】

10

発光素子と、
前記発光素子の第 1 電極に電気的に接続される第 1 電源線と、
前記発光素子の第 2 電極に電気的に接続される第 2 電源線と、
電圧を保持するコンデンサと、

前記第 1 電極と前記第 1 電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第 1 電源線と前記第 2 電源線との間に流して前記発光素子を発光させる駆動素子と、

前記コンデンサの一方の電極に信号電圧を供給するデータ線と、
前記信号電圧に対応する電圧を前記コンデンサに保持させる第 1 スイッチ素子と、
前記データ線に信号電圧の供給を行い、また、前記データ線に所定の電圧を供給して前記データ線に対して電圧のプリチャージを行う電圧発生回路と、
前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、
前記データ線に接続され前記発光素子の電圧を検出する電圧検出回路と、
前記第 1 電極と前記データ線との間に設けられた配線と、
前記配線に設けられ、前記第 1 電極と前記データ線とを接続する第 2 スイッチ素子と、
を具備する表示装置の制御方法であって、

前記第 1 スイッチ素子を OFF にして前記駆動素子を OFF とし、
前記第 2 スイッチ素子を ON にし、
前記電圧発生回路から前記データ線に前記所定の電圧を供給させて前記データ線に対して電圧のプリチャージを行わせ、

前記プリチャージがされた状態で前記電流発生回路から前記データ線及び前記配線を介して前記発光素子に前記所定の調査電流を、複数回、供給させ、

前記所定の調査電流が供給された状態での前記発光素子の第 1 電極の電圧を、前記データ線及び前記配線を介して、前記電圧検出回路に複数回検出させ、

前記検出された複数の前記第 1 電極の電圧値の差が所定値以上の場合、前記電圧発生回路から前記データ線に前記所定の電圧より大きい更新電圧を供給させて前記データ線に対する電圧のプリチャージを再度行わせる

表示装置の制御方法。

【請求項 12】

40

発光素子と、
前記発光素子の第 1 電極に電気的に接続される第 1 電源線と、
前記発光素子の第 2 電極に電気的に接続される第 2 電源線と、
電圧を保持するコンデンサと、

前記第 1 電極と前記第 1 電源線との間に設けられ前記コンデンサに保持された電圧に応じた電流を前記第 1 電源線と前記第 2 電源線との間に流して前記発光素子を発光させる駆動素子と、

前記コンデンサの一方の電極に信号電圧を供給するデータ線と、
前記信号電圧に対応する電圧を前記コンデンサに保持させる第 1 スイッチ素子と、
前記データ線に接続され前記発光素子に所定の調査電流を供給する電流発生回路と、
前記第 1 電極の電圧を読出す読出し線と、

50

前記データ線に信号電圧の供給を行い、また、前記読み出し線に所定の電圧を供給して前記読み出し線に対して電圧のプリチャージを行う電圧発生回路と、

前記読み出し線に接続され前記第1電極の電圧を検出する電圧検出回路と、

前記第1電極と前記データ線との間に設けられた第1配線と、

前記第1配線に設けられ、前記第1電極と前記データ線とを接続する第2スイッチ素子と、

前記第1電極と前記読み出し線との間に設けられた第2配線と、

前記第2配線に設けられ、前記第1電極と前記読み出し線とを接続する第3スイッチ素子と、

前記電圧発生回路を前記データ線及び前記読み出し線のいずれかに接続する第4スイッチ素子と、

前記第1スイッチ素子をOFFにして前記駆動素子をOFFとし、前記第4スイッチ素子に前記電圧発生回路と前記読み出し線とを接続させ、前記第2スイッチ素子及び前記第3スイッチ素子をONにして前記電圧発生回路から前記読み出し線に前記所定の電圧を供給させて前記読み出し線に対して電圧のプリチャージを行わせた状態で、前記電流発生回路から前記データ線及び前記第1配線を介して前記発光素子に前記所定の調査電流を供給させ、前記所定の調査電流が供給された状態の前記第1電極の電圧を前記読み出し線及び前記第2配線を介して、前記電圧検出回路に検出させる制御部とを具備する

表示装置。

【手続補正3】

10

20

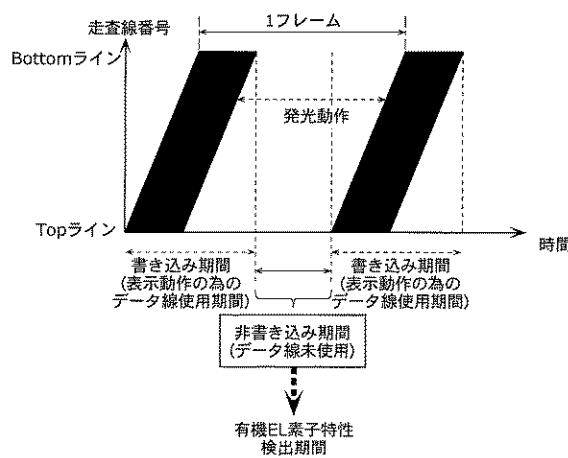
【補正対象書類名】図面

【補正対象項目名】全図

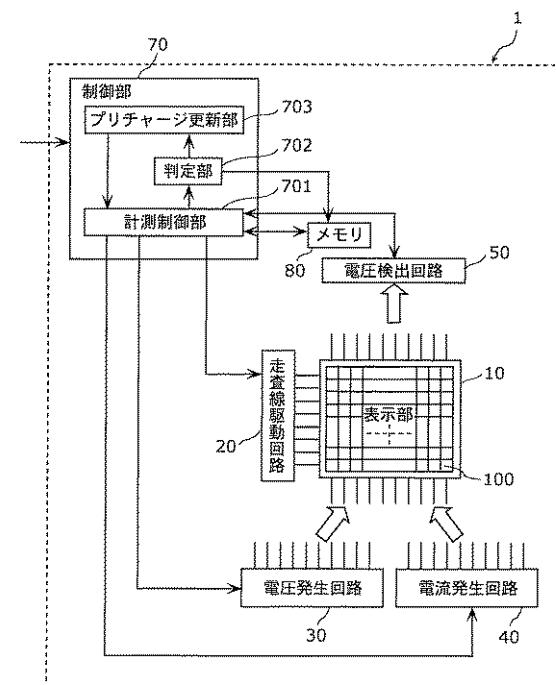
【補正方法】変更

【補正の内容】

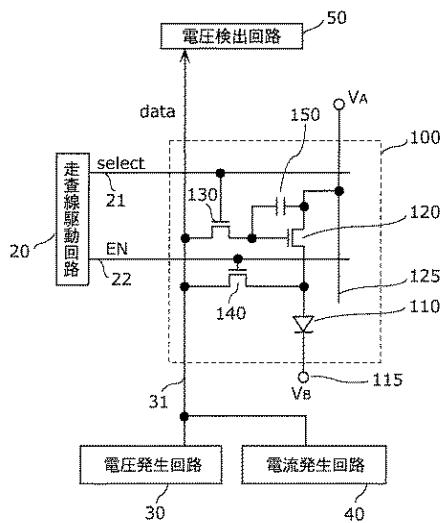
【図1】



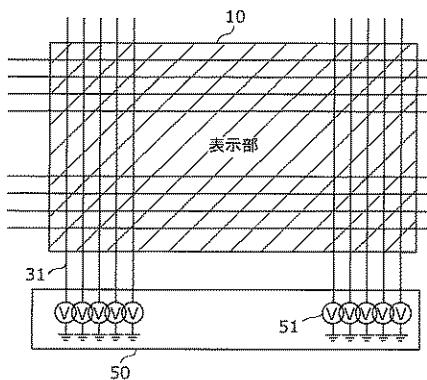
【図2】



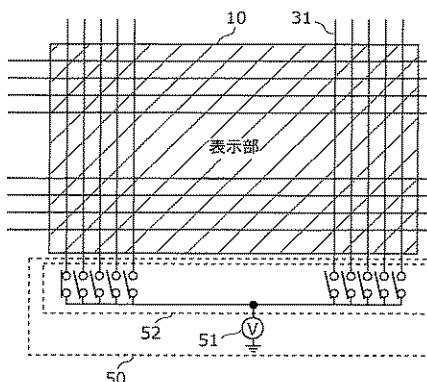
【図3】



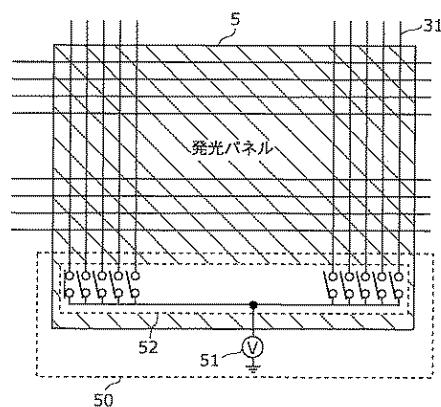
【図4】



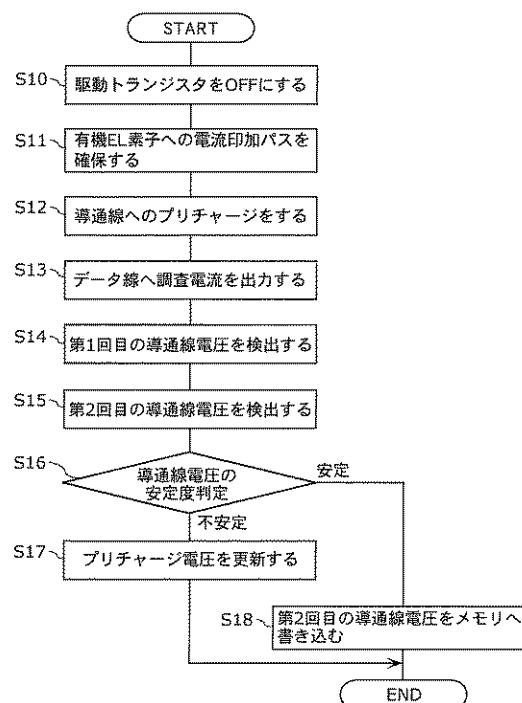
【図5】



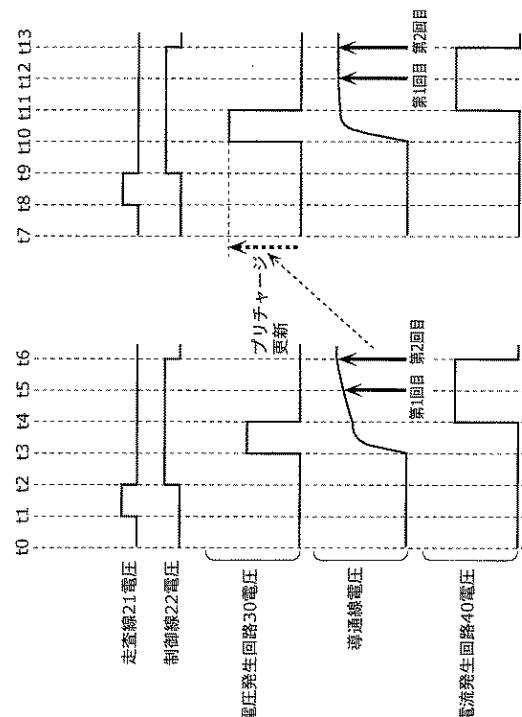
【図6】



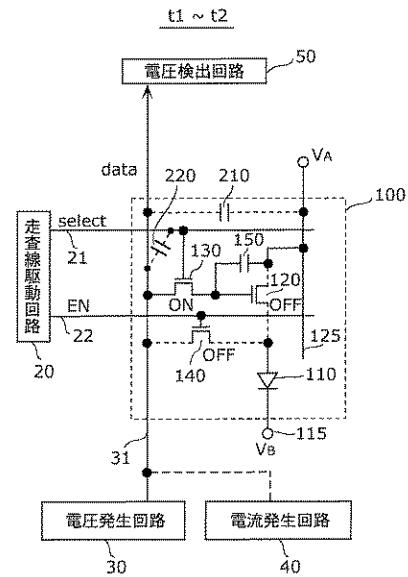
【図7】



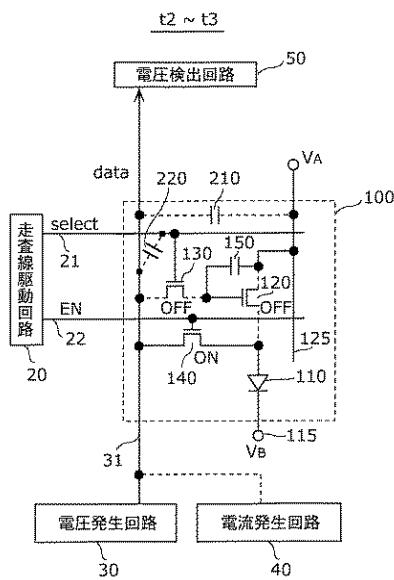
【図 8】



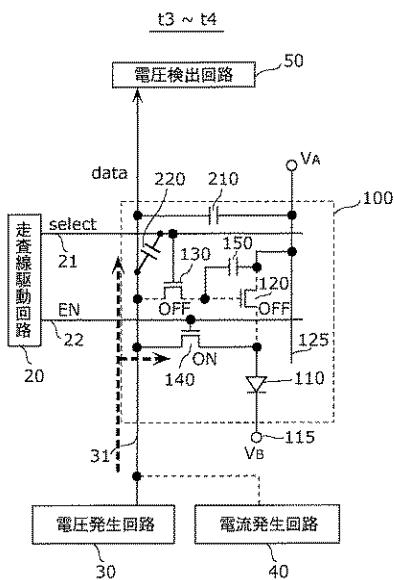
【図 9 A】



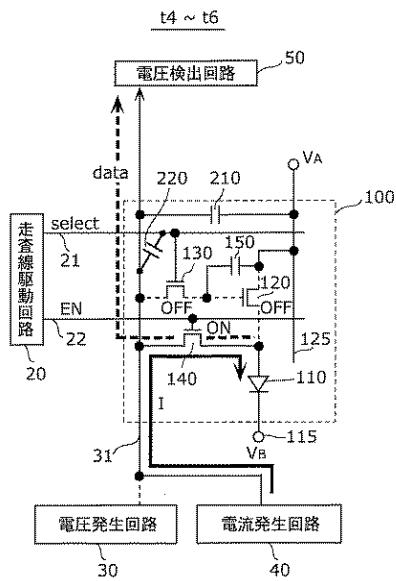
【図 9 B】



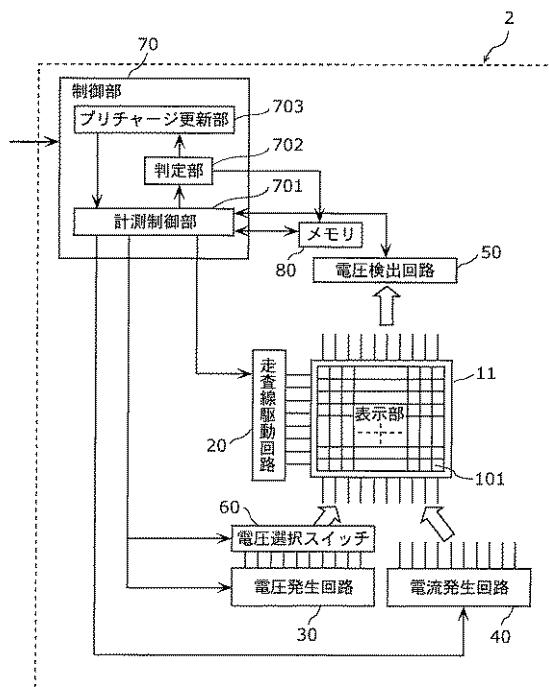
【図 9 C】



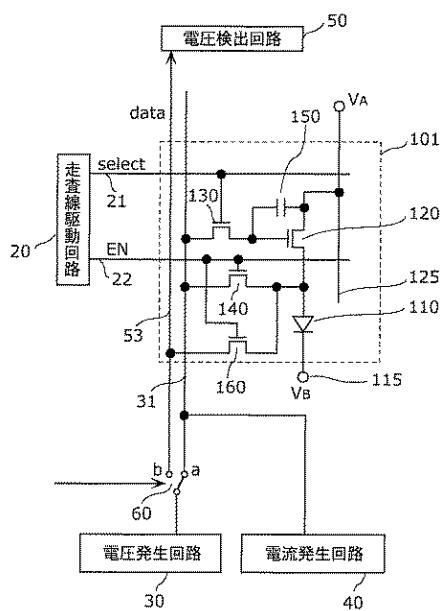
【図 9 D】



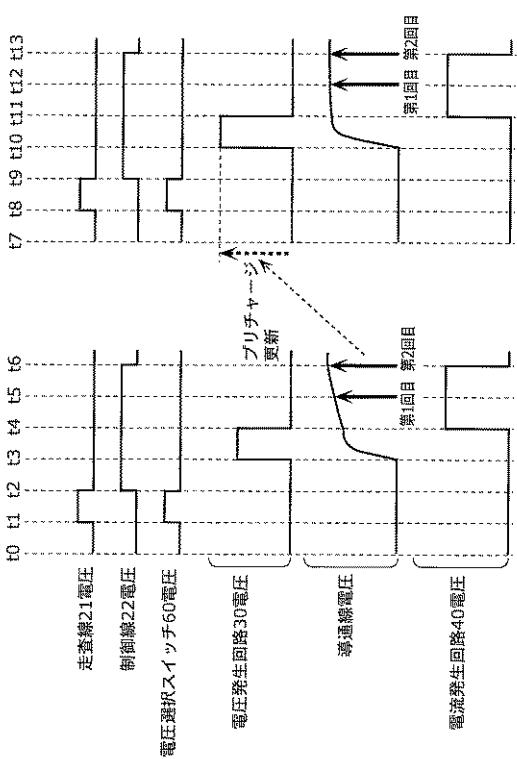
【図 10】



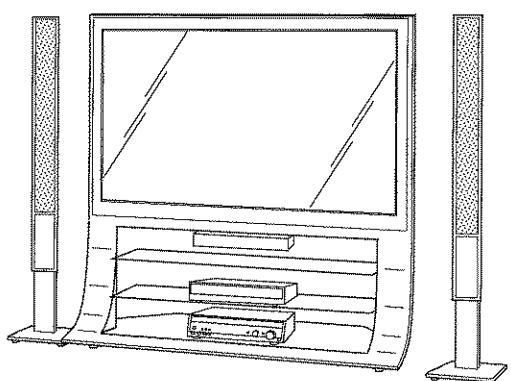
【図 11】



【図 12】



【図13】



【国際調査報告】

INTERNATIONAL SEARCH REPORT		International application No. PCT/JP2009/003032
A. CLASSIFICATION OF SUBJECT MATTER <i>G09G3/30(2006.01)i, G01R31/26(2006.01)i, G09F9/00(2006.01)i, G09G3/20(2006.01)i, H01L51/50(2006.01)i</i>		
According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) <i>G09G3/30, G01R31/26, G09F9/00, G09G3/20, H01L51/50</i>		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2009 Kokai Jitsuyo Shinan Koho 1971-2009 Toroku Jitsuyo Shinan Koho 1994-2009		
Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 2008-102404 A (Hitachi Displays, Ltd.), 01 May, 2008 (01.05.08), Par. Nos. [0011] to [0032], [0038]; Figs. 1 to 4, 7 & US 2008/0150845 A1	1,7-8,10-12
Y	JP 2005-115144 A (Seiko Epson Corp.), 28 April, 2005 (28.04.05), Abstract; Par. No. [0007] (Family: none)	1,7-8,10-12
Y	JP 2007-536585 A (Thomson Licensing), 13 December, 2007 (13.12.07), Par. No. [0038]; Fig. 10 & WO 2005/109389 A1 & US 2008/0030438 A1 & EP 1743314 A1 & CN 001977302 A	1,7-8,10-12
<input checked="" type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See patent family annex.		
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed		
"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family		
Date of the actual completion of the international search 24 July, 2009 (24.07.09)		Date of mailing of the international search report 04 August, 2009 (04.08.09)
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer
Facsimile No.		Telephone No.

INTERNATIONAL SEARCH REPORT		International application No. PCT/JP2009/003032
C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2008-107772 A (Casio Computer Co., Ltd.), 08 May, 2008 (08.05.08), Full text; all drawings & WO 2008/038819 A1 & US 2008/0074362 A1 & KR 10-2008-0106191 A & CN 101421772 A	1-13
A	JP 2008-107774 A (Casio Computer Co., Ltd.), 08 May, 2008 (08.05.08), Full text; all drawings & US 2008/0074413 A1 & KR 10-2008-0028334 A & CN 101271663 A	1-13
P,A	JP 2009-104104 A (Canon Inc.), 14 May, 2009 (14.05.09), Full text; all drawings & WO 2008/149736 A1	1-13

国際調査報告		国際出願番号 PCT/JP2009/003032										
<p>A. 発明の属する分野の分類 (国際特許分類 (IPC))</p> <p>Int.Cl. G09G3/30(2006.01)i, G01R31/26(2006.01)i, G09F9/00(2006.01)i, G09G3/20(2006.01)i, H01L51/50(2006.01)i</p>												
<p>B. 調査を行った分野</p> <p>調査を行った最小限資料 (国際特許分類 (IPC))</p> <p>Int.Cl. G09G3/30, G01R31/26, G09F9/00, G09G3/20, H01L51/50</p>												
<p>最小限資料以外の資料で調査を行った分野に含まれるもの</p> <table> <tr> <td>日本国実用新案公報</td> <td>1922-1996年</td> </tr> <tr> <td>日本国公開実用新案公報</td> <td>1971-2009年</td> </tr> <tr> <td>日本国実用新案登録公報</td> <td>1996-2009年</td> </tr> <tr> <td>日本国登録実用新案公報</td> <td>1994-2009年</td> </tr> </table>				日本国実用新案公報	1922-1996年	日本国公開実用新案公報	1971-2009年	日本国実用新案登録公報	1996-2009年	日本国登録実用新案公報	1994-2009年	
日本国実用新案公報	1922-1996年											
日本国公開実用新案公報	1971-2009年											
日本国実用新案登録公報	1996-2009年											
日本国登録実用新案公報	1994-2009年											
<p>国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)</p>												
<p>C. 関連すると認められる文献</p> <table border="1"> <thead> <tr> <th>引用文献の カテゴリー*</th> <th>引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示</th> <th>関連する 請求項の番号</th> </tr> </thead> <tbody> <tr> <td>Y</td> <td>J P 2008-102404 A (株式会社 日立ディスプレイズ) 2008. 05. 01, 段落【0011】-【0032】、【0038】、【図1】-【図4】、【図7】 & U S 2008/0150845 A1</td> <td>1, 7-8, 10-12</td> </tr> <tr> <td>Y</td> <td>J P 2005-115144 A (セイコーエプソン株式会社) 2005. 04. 28, 【要約】、段落【0007】(ファミリーなし)</td> <td>1, 7-8, 10-12</td> </tr> </tbody> </table>				引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号	Y	J P 2008-102404 A (株式会社 日立ディスプレイズ) 2008. 05. 01, 段落【0011】-【0032】、【0038】、【図1】-【図4】、【図7】 & U S 2008/0150845 A1	1, 7-8, 10-12	Y	J P 2005-115144 A (セイコーエプソン株式会社) 2005. 04. 28, 【要約】、段落【0007】(ファミリーなし)	1, 7-8, 10-12
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号										
Y	J P 2008-102404 A (株式会社 日立ディスプレイズ) 2008. 05. 01, 段落【0011】-【0032】、【0038】、【図1】-【図4】、【図7】 & U S 2008/0150845 A1	1, 7-8, 10-12										
Y	J P 2005-115144 A (セイコーエプソン株式会社) 2005. 04. 28, 【要約】、段落【0007】(ファミリーなし)	1, 7-8, 10-12										
<input checked="" type="checkbox"/> C欄の続きにも文献が列挙されている。		<input type="checkbox"/> パテントファミリーに関する別紙を参照。										
<p>* 引用文献のカテゴリー</p> <p>「A」特に関連のある文献ではなく、一般的技術水準を示すもの</p> <p>「E」国際出願目前の出願または特許であるが、国際出願日以後に公表されたもの</p> <p>「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)</p> <p>「O」口頭による開示、使用、展示等に言及する文献</p> <p>「P」国際出願目前で、かつ優先権の主張の基礎となる出願</p> <p>「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの</p> <p>「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの</p> <p>「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの</p> <p>「&」同一パテントファミリー文献</p>												
国際調査を完了した日 24. 07. 2009		国際調査報告の発送日 04. 08. 2009										
国際調査機関の名称及びあて先 日本国特許庁 (ISA/JP) 郵便番号 100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官 (権限のある職員) 長井 真一 電話番号 03-3581-1101 内線 3226										

国際調査報告		国際出願番号 PCT/JP2009/003032
C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
Y	JP 2007-536585 A (トムソン ライセンシング) 2007. 12. 13, 段落【0038】、【図10】 & WO 2005/109389 A1 & US 2008/0030438 A1 & EP 1743314 A1 & CN 001977302 A	1, 7-8, 10-12
A	JP 2008-107772 A (カシオ計算機株式会社) 2008. 05. 08, 全文全図 & WO 2008/038819 A1 & US 2008/0074362 A1 & KR 10-2008-0106191 A & CN 101421772 A	1-13
A	JP 2008-107774 A (カシオ計算機株式会社) 2008. 05. 08, 全文全図 & US 2008/0074413 A1 & KR 10-2008-0028334 A & CN 101271663 A	1-13
P, A	JP 2009-104104 A (キヤノン株式会社) 2009. 05. 14, 全文全図 & WO 2008/149736 A1	1-13

フロントページの続き

(51)Int.Cl.	F I	テーマコード(参考)
	G 0 9 G 3/20	6 4 1 D
	G 0 9 G 3/20	6 4 2 A
	G 0 9 G 3/30	K
	H 0 5 B 33/14	A

(81)指定国 AP(BW,GH,GM,KE,LS,MW,MZ,NA,SD,SL,SZ,TZ,UG,ZM,ZW),EA(AM,AZ,BY,KG,KZ,MD,RU,TJ,TM),EP(AT,BE,BG,CH,CY,CZ,DE,DK,EE,ES,FI,FR,GB,GR,HR,HU,IE,IS,IT,LT,LU,LV,MC,MK,MT,NL,NO,PL,PT,RO,SE,SI,S,K,TR),OA(BF,BJ,CF,CG,CI,CM,GA,GN,GQ,GW,ML,MR,NE,SN,TD,TG),AE,AG,AL,AM,AO,AT,AU,AZ,BA,BB,BG,BH,BR,BW,BY,BZ,CA,CH,CL,CN,CO,CR,CU,CZ,DE,DK,DM,DO,DZ,EC,EE,EG,ES,FI,GB,GD,GE,GH,GM,GT,HN,HR,HU,ID,IL,IN,IS,J,P,KE,KG,KM,KN,KP,KR,KZ,LA,LC,LK,LR,LS,LT,LU,LY,MA,MD,ME,MG,MK,MN,MW,MX,MY,MZ,NA,NG,NI,NO,NZ,OM,PE,PG,PH,PL,PT,RO,RS,RU,SC,SD,SE,SG,SK,SL,SM,ST,SV,SY,TJ,TM,TN,TR,TT,TZ,UA,UG,US,UZ,VC,VN,ZA,ZM,ZW

F ターム(参考) 5C080 BB05 DD05 DD29 EE29 FF01 FF11 GG12 HH09 JJ02 JJ03
 JJ04 JJ06 KK43
 5C380 AA01 AB06 AB19 AC07 BA14 BA28 BA29 BA36 BB04 BC02
 BC09 BC13 BD04 CA12 CA29 CB01 CC02 CC26 CC33 CC48
 CC63 CD013 CE04 CF13 CF52 CF66 DA02 DA06 DA35 FA02
 FA21 FA24 FA28

(注)この公表は、国際事務局 (W I P O) により国際公開された公報を基に作成したものである。なおこの公表に
 係る日本語特許出願 (日本語実用新案登録出願) の国際公開の効果は、特許法第184条の10第1項(実用新案法
 第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。

专利名称(译)	显示装置及其控制方法		
公开(公告)号	JPWO2010001594A1	公开(公告)日	2011-12-15
申请号	JP2010518918	申请日	2009-06-30
[标]申请(专利权)人(译)	松下电器产业株式会社		
申请(专利权)人(译)	松下电器产业株式会社		
[标]发明人	白水博 中村哲郎		
发明人	白水 博 中村 哲郎		
IPC分类号	G09G3/30 G09G3/20 H01L51/50		
CPC分类号	G09G3/3291 G09G3/3233 G09G2310/0248		
FI分类号	G09G3/30.J G09G3/20.624.B G09G3/20.623.R G09G3/20.670.J G09G3/20.631.V G09G3/20.641.D G09G3/20.642.A G09G3/30.K H05B33/14.A		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC21 3K107/CC33 3K107/CC34 3K107/CC45 3K107/HH04 3K107/ /HH05 5C080/BB05 5C080/DD05 5C080/DD29 5C080/EE29 5C080/FF01 5C080/FF11 5C080/GG12 5C080/HH09 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ06 5C080/KK43 5C380/AA01 5C380 /AB06 5C380/AB19 5C380/AC07 5C380/BA14 5C380/BA28 5C380/BA29 5C380/BA36 5C380/BB04 5C380/BC02 5C380/BC09 5C380/BC13 5C380/BD04 5C380/CA12 5C380/CA29 5C380/CB01 5C380 /CC02 5C380/CC26 5C380/CC33 5C380/CC48 5C380/CC63 5C380/CD013 5C380/CE04 5C380/CF13 5C380/CF52 5C380/CF66 5C380/DA02 5C380/DA06 5C380/DA35 5C380/FA02 5C380/FA21 5C380 /FA24 5C380/FA28		
代理人(译)	新居 広守		
优先权	2008176375 2008-07-04 JP		
其他公开文献	JP4972209B2		
外部链接	Espacenet		

摘要(译)

提供一种显示装置，其包括发光元件，数据线以及连接在发光元件的电极和数据线之间的开关。电压产生电路将预充电电压提供给数据线。电流产生电路通过数据线和开关多次向发光元件的电极提供检查电流。电压检测电路多次检测被供给检查电流的电极的电压值。当电压值之间的差至少为预定值时，电压生成电路向数据线提供高于预充电电压的更新电压。