

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第5940769号
(P5940769)

(45) 発行日 平成28年6月29日(2016.6.29)

(24) 登録日 平成28年5月27日(2016.5.27)

(51) Int.Cl.

F 1

G09G 3/30 (2006.01)
G09G 3/20 (2006.01)
H01L 51/50 (2006.01)

GO9G 3/30 J
 GO9G 3/30 K
 GO9G 3/20 622E
 GO9G 3/20 622D
 GO9G 3/20 624B

請求項の数 22 (全 18 頁) 最終頁に続く

(21) 出願番号 特願2011-124258 (P2011-124258)
 (22) 出願日 平成23年6月2日(2011.6.2)
 (65) 公開番号 特開2012-145906 (P2012-145906A)
 (43) 公開日 平成24年8月2日(2012.8.2)
 審査請求日 平成26年5月30日(2014.5.30)
 (31) 優先権主張番号 10-2011-0001419
 (32) 優先日 平成23年1月6日(2011.1.6)
 (33) 優先権主張国 韓国(KR)

(73) 特許権者 512187343
 三星ディスプレイ株式會社
 Samsung Display Co., Ltd.
 大韓民国京畿道龍仁市器興区三星路1
 (74) 代理人 110000671
 八田國際特許業務法人
 (72) 発明者 張桓壽
 大韓民国京畿道龍仁市器興区農書洞山24
 (72) 発明者 卞昌洙
 大韓民国京畿道龍仁市器興区農書洞山24
 審査官 橋本直明

最終頁に続く

(54) 【発明の名称】発光制御線駆動部及びこれを用いた有機電界発光表示装置

(57) 【特許請求の範囲】

【請求項1】

それが発光制御信号を外部に供給する第1から第nステージを備える発光制御線駆動部において、

第1ステージには外部からの開始信号が供給でき、第2から第nステージには前段ステージからのサンプリング信号が供給できるように、前記第1から第nステージが接続され、

前記第1から第nステージのそれぞれは、

前記発光制御信号を外部に供給する第1出力端子と第1電源との間に接続され、第1ノードに印加された電圧に対応してターンオンまたはターンオフされる第1トランジスタと、

前記第1出力端子と前記第1電源よりも低い電圧の第2電源との間に接続され、第2ノードに印加された電圧に対応してターンオンまたはターンオフされる第2トランジスタと、

前記外部からの開始信号または前記前段ステージからのサンプリング信号が供給される第4入力端子と前記第1ノードとの間に接続され、ゲート電極が第1入力端子に接続される第3トランジスタと、

前記第1電源と前記第2ノードとの間に接続され、ゲート電極が前記第1ノードに接続される第4トランジスタと、

前記第1入力端子及び第2入力端子に接続され、次段ステージの第4入力端子と接続さ

10

20

れる第2出力端子に前記サンプリング信号を供給するための第1制御部と、

前記第1入力端子及び第3入力端子に接続され、前記第2ノードの電圧を制御するための第2制御部と、

前記第2入力端子と前記第2ノードとの間に接続される第1キャパシタとを備え、
前記第1制御部は、

前記第4入力端子と第3ノードとの間に接続され、ゲート電極が前記第1入力端子に接続される第5トランジスタと、

第6ノードと前記第2入力端子との間に接続され、ゲート電極が前記第3ノードに接続される第6トランジスタと、

前記第6ノードと前記第1電源との間に接続され、ゲート電極が前記第1出力端子に接続される第7トランジスタと、10

前記第3ノードと前記第6ノードとの間に接続される第3キャパシタと、

前記第1出力端子と前記第1電源との間に接続される第4キャパシタとを備え、

前記第2制御部は、

前記第1入力端子と第4ノードとの間に接続され、ゲート電極が前記第1ノードに接続される第8トランジスタと、

前記第4ノードと前記第2電源との間に接続され、ゲート電極が前記第1入力端子に接続される第9トランジスタと、

前記第2ノードと第5ノードとの間に接続され、ゲート電極が前記第3入力端子に接続される第10トランジスタと、20

前記第5ノードと前記第3入力端子との間に接続され、ゲート電極が前記第4ノードに接続される第11トランジスタと、

前記第4ノードと前記第5ノードとの間に接続される第5キャパシタとを備えることを特徴とする発光制御線駆動部。

【請求項2】

前記第1ノードと前記第1電源との間に接続される第2キャパシタをさらに備えることを特徴とする請求項1に記載の発光制御線駆動部。

【請求項3】

前記第1入力端子は第1クロック信号、前記第2入力端子は第2クロック信号、及び前記第3入力端子は第3クロック信号を受け、前記第4入力端子は、前記外部からの開始信号または前記前段ステージからのサンプリング信号を受けることを特徴とする請求項1または2に記載の発光制御線駆動部。30

【請求項4】

前記第1クロック信号、第2クロック信号、及び第3クロック信号は、互いに重畠しないことを特徴とする請求項3に記載の発光制御線駆動部。

【請求項5】

前記第1クロック信号及び第2クロック信号のそれぞれは、 i (i は自然数) 水平期間の周期に設定され、前記第3クロック信号は、 $i/2$ 水平期間の周期に設定されることを特徴とする請求項3または4に記載の発光制御線駆動部。

【請求項6】

水平期間の間、前記第1クロック信号または第2クロック信号が供給された後、前記第3クロック信号が供給されることを特徴とする請求項5に記載の発光制御線駆動部。40

【請求項7】

前記第2出力端子は、前記第6ノードに電気的に接続されることを特徴とする請求項1から6のいずれかに記載の発光制御線駆動部。

【請求項8】

前記第4入力端子と前記第3トランジスタとの間に接続され、第1制御信号が供給されたときにターンオンされる第12トランジスタと、

第5入力端子と前記第1制御部との間に接続され、第2制御信号が供給されたときにターンオンされる第13トランジスタとをさらに備えることを特徴とする請求項1から7の50

いずれかに記載の発光制御線駆動部。

【請求項 9】

前記第1制御信号及び第2制御信号は、互いに重畠しないことを特徴とする請求項8に記載の発光制御線駆動部。

【請求項 10】

前記第5入力端子は、開始信号または次段ステージのサンプリング信号を受けることを特徴とする請求項8または9に記載の発光制御線駆動部。

【請求項 11】

前記第1ノードと前記第2電源との間に接続され、リセット信号が供給されたときにターンオンされる第14トランジスタをさらに備えることを特徴とする請求項1から10のいずれかに記載の発光制御線駆動部。 10

【請求項 12】

前記リセット信号は、すべてのステージに共通に供給されることを特徴とする請求項1に記載の発光制御線駆動部。

【請求項 13】

走査線に走査信号を順次に供給するための走査駆動部と、
データ線にデータ信号を供給するためのデータ駆動部と、
発光制御線に発光制御信号を供給するための発光制御線駆動部と、
前記走査線、データ線、及び発光制御線の交差部に位置する画素と、を備え、
前記発光制御線駆動部は、前記発光制御線のそれぞれに接続され、それぞれが発光制御信号を外部に供給する第1から第nステージを備え。 20

第1ステージには外部からの開始信号が供給でき、第2から第nステージには前段ステージからのサンプリング信号が供給できるように、前記第1から第nステージが接続され、

前記第1から第nステージのそれぞれは、

前記発光制御信号を外部に供給する第1出力端子と第1電源との間に接続され、第1ノードに印加された電圧に対応してターンオンまたはターンオフされる第1トランジスタと、

前記第1出力端子と前記第1電源よりも低い電圧の第2電源との間に接続され、第2ノードに印加された電圧に対応してターンオンまたはターンオフされる第2トランジスタと。 30

前記外部からの開始信号または前記前段ステージからのサンプリング信号が供給される第4入力端子と前記第1ノードとの間に接続され、ゲート電極が第1入力端子に接続される第3トランジスタと、

前記第1電源と前記第2ノードとの間に接続され、ゲート電極が前記第1ノードに接続される第4トランジスタと、

前記第1入力端子及び第2入力端子に接続され、次段ステージの第4入力端子と接続される第2出力端子に前記サンプリング信号を供給するための第1制御部と、

前記第1入力端子及び第3入力端子に接続され、前記第2ノードの電圧を制御するための第2制御部と。 40

前記第2入力端子と前記第2ノードとの間に接続される第1キャパシタとを備え、

前記第1制御部は、

前記第4入力端子と第3ノードとの間に接続され、ゲート電極が前記第1入力端子に接続される第5トランジスタと、

第6ノードと前記第2入力端子との間に接続され、ゲート電極が前記第3ノードに接続される第6トランジスタと、

前記第6ノードと前記第1電源との間に接続され、ゲート電極が前記第1出力端子に接続される第7トランジスタと、

前記第3ノードと前記第6ノードとの間に接続される第3キャパシタと、

前記第1出力端子と前記第1電源との間に接続される第4キャパシタとを備え、 50

前記第2制御部は、

前記第1入力端子と第4ノードとの間に接続され、ゲート電極が前記第1ノードに接続される第8トランジスタと、

前記第4ノードと前記第2電源との間に接続され、ゲート電極が前記第1入力端子に接続される第9トランジスタと、

前記第2ノードと第5ノードとの間に接続され、ゲート電極が前記第3入力端子に接続される第10トランジスタと、

前記第5ノードと前記第3入力端子との間に接続され、ゲート電極が前記第4ノードに接続される第11トランジスタと、

前記第4ノードと前記第5ノードとの間に接続される第5キャパシタとを備えることを特徴とする有機電界発光表示装置。 10

【請求項14】

前記第1ノードと前記第1電源との間に接続される第2キャパシタをさらに備えることを特徴とする請求項13に記載の有機電界発光表示装置。

【請求項15】

i (iは奇数または偶数)番目のステージに接続された前記第1入力端子は第1クロック信号、前記第2入力端子は第2クロック信号、及び前記第3入力端子は第3クロック信号を受け、前記第4入力端子は、前記外部からの開始信号または前記前段ステージからのサンプリング信号を受けることを特徴とする請求項13または14に記載の有機電界発光表示装置。 20

【請求項16】

i+1番目のステージに接続された前記第1入力端子は第2クロック信号、前記第2入力端子は第1クロック信号、及び前記第3入力端子は第3クロック信号を受け、前記第4入力端子は、前記外部からの開始信号または前記前段ステージからのサンプリング信号を受けることを特徴とする請求項15に記載の有機電界発光表示装置。

【請求項17】

前記第1クロック信号及び第2クロック信号のそれぞれは、i (iは自然数)水平期間の周期に設定され、前記第3クロック信号は、i/2水平期間の周期に設定されることを特徴とする請求項16に記載の有機電界発光表示装置。 30

【請求項18】

水平期間の間、前記第1クロック信号または第2クロック信号が供給された後、前記第3クロック信号が供給されることを特徴とする請求項16または17に記載の有機電界発光表示装置。

【請求項19】

前記i番目のステージ及びi+1番目のステージに供給される前記第3クロック信号は、互いに異なる伝送線を経由して供給されることを特徴とする請求項16から18のいずれかに記載の有機電界発光表示装置。

【請求項20】

前記第2出力端子は、前記第6ノードに電気的に接続されることを特徴とする請求項13から19のいずれかに記載の有機電界発光表示装置。 40

【請求項21】

前記第4入力端子と前記第3トランジスタとの間に接続され、第1制御信号が供給されたときにターンオンされる第12トランジスタと、

第5入力端子と前記第1制御部との間に接続され、第2制御信号が供給されたときにターンオンされる第13トランジスタとをさらに備え、

前記第12トランジスタ及び第13トランジスタは、互いに異なる時間にターンオンされることを特徴とする請求項13から20のいずれかに記載の有機電界発光表示装置。

【請求項22】

前記第1ノードと前記第2電源との間に接続され、リセット信号が供給されたときにターンオンされる第14トランジスタをさらに備えることを特徴とする請求項13から21 50

のいずれかに記載の有機電界発光表示装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、発光制御線駆動部及びこれを用いた有機電界発光表示装置に関し、特に、出力の安定性を確保するとともに、発光制御信号の幅を自由に調整できるようにした発光制御線駆動部及びこれを用いた有機電界発光表示装置に関する。

【背景技術】

【0002】

最近、陰極線管 (Cathode Ray Tube) の欠点である重量及び体積を減らすことが可能な各種平板表示装置が開発されている。平板表示装置には、液晶表示装置 (Liquid Crystal Display)、電界放出表示装置 (Field Emission Display)、プラズマ表示パネル (Plasma Display Panel)、及び有機電界発光表示装置 (Organic Light Emitting Display Device) などがある。

10

【0003】

平板表示装置のうち、有機電界発光表示装置は、電子と正孔との再結合により光を発生する有機発光ダイオードを用いて映像を表示する。有機電界発光表示装置は、応答速度が早く、かつ、低消費電力で駆動できるという利点がある。一般的な有機電界発光表示装置は、画素ごとに形成されるトランジスタを用いて、データ信号に対応する電流を有機発光ダイオードに供給することにより、有機発光ダイオードから光が発生するようとする。

20

【0004】

従来の有機電界発光表示装置は、データ線にデータ信号を供給するためのデータ駆動部と、走査線に走査信号を順次に供給するための走査駆動部と、発光制御線に発光制御信号を供給するための発光制御線駆動部と、データ線、走査線、及び発光制御線に接続される複数の画素を含む画素部とを備える。

【0005】

画素部に含まれた画素は、走査線に走査信号が供給されたときに選択され、データ線からデータ信号を受ける。データ信号を受けた画素は、データ信号に対応する所定輝度の光を生成しながら、所定の映像を表示する。ここで、画素の発光時間は、発光制御線から供給される発光制御信号によって制御される。一般的に、発光制御信号は、1つの走査線または2つの走査線に供給される走査信号と重畳するように供給されながら、データ信号が供給される画素を非発光状態に設定する。

30

【0006】

このため、発光制御線駆動部は、発光制御線のそれぞれに接続されるステージを備える。ステージは、4つ以上のクロック信号を受けてハイまたはロー (Low) の電圧を出力線に出力する。

【0007】

しかし、従来の発光制御線駆動部に備えられるステージは、4つ以上のクロック信号によって駆動されるため、多数のトランジスタを含み、これにより、製造費用が増加するとともに、駆動の信頼性の確保が難しいという問題があった。また、発光制御線駆動部をPMOSトランジスタで構成する場合、ローレベルの出力が不安定であるという問題があった。

40

【0008】

詳細には、発光制御線にロー信号を供給する場合、ロー信号を出力するトランジスタのゲート電極は、ロー信号より低い電圧を維持しなければならない。しかし、リーク電流などによってトランジスタのゲート電極の電圧が上昇し、これにより、ロー信号の出力が不安定になるという問題があった。

【先行技術文献】

【特許文献】

50

【0009】

【特許文献1】大韓民国特許公開第2010-0087870号明細書

【特許文献2】大韓民国特許公開第2010-0087871号明細書

【特許文献3】大韓民国特許公開第2010-0093738号明細書

【発明の概要】

【発明が解決しようとする課題】

【0010】

そこで、本発明の目的は、出力の安定性を確保するとともに、発光制御信号の幅を自由に調整できるようにした発光制御線駆動部及びこれを用いた有機電界発光表示装置を提供することである。

10

【課題を解決するための手段】

【0011】

本発明に係る発光制御線駆動部は、それぞれが発光制御信号を外部に供給する第1から第nステージを備える発光制御線駆動部において、第1ステージには外部からの開始信号が供給でき、第2から第nステージには前段ステージからのサンプリング信号が供給できるように、前記第1から第nステージが接続され、前記第1から第nステージのそれぞれは、前記発光制御信号を外部に供給する第1出力端子と第1電源との間に接続され、第1ノードに印加された電圧に対応してターンオンまたはターンオフされる第1トランジスタと、前記第1出力端子と前記第1電源よりも低い電圧の第2電源との間に接続され、第2ノードに印加された電圧に対応してターンオンまたはターンオフされる第2トランジスタと、前記外部からの開始信号または前記前段ステージからのサンプリング信号が供給される第4入力端子と前記第1ノードとの間に接続され、ゲート電極が第1入力端子に接続される第3トランジスタと、前記第1電源と前記第2ノードとの間に接続され、ゲート電極が前記第1ノードに接続される第4トランジスタと、前記第1入力端子及び第2入力端子に接続され、次段ステージの第4入力端子と接続される第2出力端子に前記サンプリング信号を供給するための第1制御部と、前記第1入力端子及び第3入力端子に接続され、前記第2ノードの電圧を制御するための第2制御部と、前記第2入力端子と前記第2ノードとの間に接続される第1キャパシタとを備え、前記第1制御部は、前記第4入力端子と第3ノードとの間に接続され、ゲート電極が前記第1入力端子に接続される第5トランジスタと、第6ノードと前記第2入力端子との間に接続され、ゲート電極が前記第3ノードに接続される第6トランジスタと、前記第6ノードと前記第1電源との間に接続され、ゲート電極が前記第1出力端子に接続される第7トランジスタと、前記第3ノードと前記第6ノードとの間に接続される第3キャパシタと、前記第1出力端子と前記第1電源との間に接続される第4キャパシタとを備え、前記第2制御部は、前記第1入力端子と第4ノードとの間に接続され、ゲート電極が前記第1ノードに接続される第8トランジスタと、前記第4ノードと前記第2電源との間に接続され、ゲート電極が前記第1入力端子に接続される第9トランジスタと、前記第2ノードと第5ノードとの間に接続され、ゲート電極が前記第3入力端子に接続される第10トランジスタと、前記第5ノードと前記第3入力端子との間に接続され、ゲート電極が前記第4ノードに接続される第11トランジスタと、前記第4ノードと前記第5ノードとの間に接続される第5キャパシタとを備える。

20

【0012】

好ましくは、前記第1ノードと前記第1電源との間に接続される第2キャパシタをさらに備える。前記第1入力端子は第1クロック信号、前記第2入力端子は第2クロック信号、及び前記第3入力端子は第3クロック信号を受け、前記第4入力端子は、前記外部からの開始信号または前記前段ステージからのサンプリング信号を受ける。前記第1クロック信号、第2クロック信号、及び第3クロック信号は、互いに重複しない。前記第1クロック信号及び第2クロック信号のそれぞれは、i (iは自然数) 水平期間の周期に設定され、前記第3クロック信号は、i / 2 水平期間の周期に設定される。水平期間の間、前記第1クロック信号または第2クロック信号が供給された後、前記第3クロック信号が供給される。

30

40

50

【0013】

前記第1制御部は、前記第4入力端子と第3ノードとの間に接続され、ゲート電極が前記第1入力端子に接続される第5トランジスタと、第6ノードと前記第2入力端子との間に接続され、ゲート電極が前記第3ノードに接続される第6トランジスタと、前記第6ノードと前記第1電源との間に接続され、ゲート電極が前記第1出力端子に接続される第7トランジスタと、前記第3ノードと前記第6ノードとの間に接続される第3キャパシタと、前記第1出力端子と前記第1電源との間に接続される第4キャパシタとを備える。前記第2出力端子は、前記第6ノードに電気的に接続される。

【0014】

前記第2制御部は、前記第1入力端子と第4ノードとの間に接続され、ゲート電極が前記第1ノードに接続される第8トランジスタと、前記第4ノードと前記第2電源との間に接続され、ゲート電極が前記第1入力端子に接続される第9トランジスタと、前記第2ノードと第5ノードとの間に接続され、ゲート電極が前記第3入力端子に接続される第10トランジスタと、前記第5ノードと前記第3入力端子との間に接続され、ゲート電極が前記第4ノードに接続される第11トランジスタと、前記第4ノードと前記第5ノードとの間に接続される第5キャパシタとを備える。

10

【0015】

前記第4入力端子と前記第3トランジスタとの間に接続され、第1制御信号が供給されたときにターンオンされる第12トランジスタと、第5入力端子と前記第1制御部との間に接続され、第2制御信号が供給されたときにターンオンされる第13トランジスタとをさらに備える。前記第1制御信号及び第2制御信号は、互いに重畠しない。前記第1ノードと前記第2電源との間に接続され、リセット信号が供給されたときにターンオンされる第14トランジスタをさらに備える。前記リセット信号は、すべてのステージに共通に供給される。

20

【0016】

本発明に係る有機電界発光表示装置は、走査線に走査信号を順次に供給するための走査駆動部と、データ線にデータ信号を供給するためのデータ駆動部と、発光制御線に発光制御信号を供給するための発光制御線駆動部と、前記走査線、データ線、及び発光制御線の交差部に位置する画素と、を備え、前記発光制御線駆動部は、前記発光制御線のそれぞれに接続され、それぞれが発光制御信号を外部に供給するステージを備え、第1ステージには外部からの開始信号が供給でき、第2から第nステージには前段ステージからのサンプリング信号が供給できるように、前記第1から第nステージが接続され、前記第1から第nステージのそれぞれは、前記発光制御信号を外部に供給する第1出力端子と第1電源との間に接続され、第1ノードに印加された電圧に対応してターンオンまたはターンオフされる第1トランジスタと、前記第1出力端子と前記第1電源よりも低い電圧の第2電源との間に接続され、第2ノードに印加された電圧に対応してターンオンまたはターンオフされる第2トランジスタと、前記外部からの開始信号または前記前段ステージからのサンプリング信号が供給される第4入力端子と前記第1ノードとの間に接続され、ゲート電極が第1入力端子に接続される第3トランジスタと、前記第1電源と前記第2ノードとの間に接続され、ゲート電極が前記第1ノードに接続される第4トランジスタと、前記第1入力端子及び第2入力端子に接続され、次段ステージの第4入力端子と接続される第2出力端子に前記サンプリング信号を供給するための第1制御部と、前記第1入力端子及び第3入力端子に接続され、前記第2ノードの電圧を制御するための第2制御部と、前記第2入力端子と前記第2ノードとの間に接続される第1キャパシタとを備え、前記第1制御部は、前記第4入力端子と第3ノードとの間に接続され、ゲート電極が前記第1入力端子に接続される第5トランジスタと、第6ノードと前記第2入力端子との間に接続され、ゲート電極が前記第3ノードに接続される第6トランジスタと、前記第6ノードと前記第1電源との間に接続され、ゲート電極が前記第1出力端子に接続される第7トランジスタと、前記第3ノードと前記第6ノードとの間に接続される第3キャパシタと、前記第1出力端子と前記第1電源との間に接続される第4キャパシタとを備え、前記第2制御部は、前記第1

30

40

50

入力端子と第4ノードとの間に接続され、ゲート電極が前記第1ノードに接続される第8トランジスタと、前記第4ノードと前記第2電源との間に接続され、ゲート電極が前記第1入力端子に接続される第9トランジスタと、前記第2ノードと第5ノードとの間に接続され、ゲート電極が前記第3入力端子に接続される第10トランジスタと、前記第5ノードと前記第3入力端子との間に接続され、ゲート電極が前記第4ノードに接続される第11トランジスタと、前記第4ノードと前記第5ノードとの間に接続される第5キャパシタとを備える。

【発明の効果】

【0017】

本発明に係る発光制御線駆動部及びこれを用いた有機電界発光表示装置によれば、クロック信号を用いてロー信号を出力するトランジスタのゲート電極の電圧を周期的に下降させるため、出力の安定性を確保することができる。また、本発明では、開始信号の幅に対応して発光制御信号の幅を調整できるという利点がある。さらに、本発明では、ステージが3つのクロック信号を受けることから、回路構成を単純化することができる。

10

【図面の簡単な説明】

【0018】

【図1】本発明の実施形態に係る有機電界発光表示装置を示す図である。

【図2】図1における発光制御線駆動部のステージを概略的に示す図である。

【図3】図2におけるステージの第1実施形態を示す回路図である。

【図4】図3におけるステージの動作過程を示すタイミングチャートである。

20

【図5】図2におけるステージの第2実施形態を示す回路図である。

【図6】図2におけるステージの第3実施形態を示す回路図である。

【発明を実施するための形態】

【0019】

以下、本発明の属する技術分野における通常の知識を有する者が本発明を容易に実施できる好ましい実施形態を、添付した図1～図6を参照して詳細に説明する。

【0020】

図1は、本発明の実施形態に係る有機電界発光表示装置を示す図である。

【0021】

図1に示すように、本発明の実施形態に係る有機電界発光表示装置は、走査線S1～S_n、データ線D1～D_m、及び発光制御線E1～E_nの交差部に位置する画素50を含む画素部40と、走査線S1～S_nを駆動するための走査駆動部10と、データ線D1～D_mを駆動するためのデータ駆動部20と、発光制御線E1～E_nを駆動するための発光制御線駆動部30と、駆動部10、20、30を制御するためのタイミング制御部60とを備える。

30

【0022】

走査駆動部10は、走査線S1～S_nに走査信号を順次に供給する。走査線S1～S_nに走査信号が供給されると、画素50が水平ライン単位で選択される。

【0023】

データ駆動部20は、走査信号に同期するように、データ線D1～D_mにデータ信号を供給する。データ線D1～D_mに供給されたデータ信号は、走査信号によって選択された画素50に供給される。

40

【0024】

発光制御線駆動部30は、発光制御線E1～E_nに発光制御信号を順次に供給する。ここで、発光制御線駆動部30は、データ信号に対応する電圧を充電する期間の間、画素50が非発光状態に設定されるように発光制御信号を供給する。このため、i (iは自然数)番目の発光制御線E_iに供給される発光制御信号は、i番目の走査線S_iに供給される走査信号と重畳する。一方、発光制御信号の幅は、画素50の構造、実現しようとする輝度などに対応して自由に設定可能である。

【0025】

50

図2は、図1における発光制御線駆動部のステージを概略的に示す図である。

【0026】

図2に示すように、本発明の発光制御線駆動部30は、n本の発光制御線E1～Enに発光制御信号を供給するために、n個のステージ321～32nを備える。ステージ321～32nのそれぞれは、発光制御線E1～Enに接続され、3つのクロック信号CLK1～CLK3によって駆動される。

【0027】

ステージ321～32nのそれぞれは、第1入力端子33と、第2入力端子34と、第3入力端子35と、第4入力端子36とを備える。

【0028】

k(kは奇数または偶数)番目のステージ32kに含まれた第1入力端子33は、第1クロック信号CLK1を受け、第2入力端子34は、第2クロック信号CLK2を受ける。そして、k+1番目のステージ32k+1に含まれた第1入力端子33は、第2クロック信号CLK2を受け、第2入力端子34は、第1クロック信号CLK1を受ける。ステージ321～32nのそれぞれに含まれた第3入力端子35には、第3クロック信号CLK3が供給され、第4入力端子36には、開始信号FLMまたは前段ステージのサンプリング信号が供給される。

【0029】

これらのステージ321～32nは、同一の回路で構成され、開始信号FLMに対応して幅が変化する発光制御信号を生成する。

【0030】

図3は、図2におけるステージの第1実施形態を示す回路図である。図3では、説明の便宜上、第1ステージ321を示すものとする。

【0031】

図3に示すように、本発明の第1実施形態に係るステージ321は、第1トランジスタM1～第4トランジスタM4と、第1キャパシタC1と、第2キャパシタC2と、第1制御部100と、第2制御部102とを備える。

【0032】

第1トランジスタM1は、第1出力端子37と第1電源VDDとの間に接続される。そして、第1トランジスタM1のゲート電極は第1ノードN1に接続される。第1トランジスタM1は、第1ノードN1に印加された電圧に対応して第1出力端子37の電圧を制御する。実際に、第1トランジスタM1がターンオンされると、第1電源VDD、すなわち、ハイ電圧が第1出力端子37に供給される。第1出力端子37は、発光制御線E1に接続されるため、第1出力端子37に供給されたハイ電圧は発光制御信号として用いられる。

【0033】

第2トランジスタM2は、第1出力端子37と第2電源VSSとの間に接続される。そして、第2トランジスタM2のゲート電極は第2ノードN2に接続される。第2トランジスタM2は、第2ノードN2に印加された電圧に対応して第1出力端子37の電圧を制御する。実際に、第2トランジスタM2がターンオンされると、第2電源VSS、すなわち、ロー電圧が第1出力端子37に供給される。

【0034】

第3トランジスタM3は、第4入力端子36と第1ノードN1との間に接続される。そして、第3トランジスタM3のゲート電極は第1入力端子33に接続される。第3トランジスタM3は、第1入力端子33に供給される第1クロック信号CLK1に対応してターンオンまたはターンオフされる。第3トランジスタM3がターンオンされると、第4入力端子36と第1ノードN1とが電気的に接続され、第4入力端子36に開始信号FLM(または前段のサンプリング信号)が供給されたとき、第1トランジスタM1がターンオンされる。

【0035】

10

20

30

40

50

第4トランジスタM4は、第1電源VDDと第2ノードN2との間に接続される。そして、第4トランジスタM4のゲート電極は第1ノードN1に接続される。第4トランジスタM4は、第1ノードN1に印加された電圧に対応してターンオンまたはターンオフされながら、第2ノードN2の電圧を制御する。すなわち、第4トランジスタM4は、第1ノードN1にロー電圧が印加された場合にターンオンされ、第2ノードN2に第1電源VDDの電圧を供給する。第1ノードN1にロー電圧が供給された場合、第2ノードN2にはハイ電圧が供給され、これにより、第1トランジスタM1及び第2トランジスタM2は、互いに異なる時間にターンオンまたはターンオフされる。

【0036】

第1キャパシタC1は、第2入力端子34と第2ノードN2との間に接続される。第1キャパシタC1は、第2入力端子34に供給される第2クロック信号CLK2に対応して第2ノードN2の電圧を制御する。第1キャパシタC1の詳細な動作過程は後述する。

【0037】

第2キャパシタC2は、第1ノードN1と第1電源VDDとの間に接続される。第2キャパシタC2は、第1トランジスタM1のターンオンまたはターンオフに対応する電圧を充電する。

【0038】

第1制御部100は、第1クロック信号CLK1及び第2クロック信号CLK2に対応して第2出力端子38にサンプリング信号を供給する。このため、第1制御部100は、第5トランジスタM5と、第6トランジスタM6と、第7トランジスタM7と、第3キャパシタC3と、第4キャパシタC4とを備える。

【0039】

第5トランジスタM5は、第4入力端子36と第3ノードN3との間に接続される。そして、第5トランジスタM5のゲート電極は第1入力端子33に接続される。第5トランジスタM5は、第1入力端子33に供給される第1クロック信号CLK1に対応してターンオンまたはターンオフされながら、第3ノードN3の電圧を制御する。

【0040】

第6トランジスタM6は、第6ノードN6と第2入力端子34との間に接続される。そして、第6トランジスタM6のゲート電極は第3ノードN3に接続される。第6トランジスタM6は、第3ノードN3に印加された電圧に対応して第6ノードN6の電圧を制御する。

【0041】

第7トランジスタM7は、第1電源VDDと第6ノードN6との間に接続される。そして、第7トランジスタM7のゲート電極は第1出力端子37に接続される。第7トランジスタM7は、第1出力端子37に印加された電圧に対応してターンオンまたはターンオフされながら、第6ノードN6の電圧を制御する。

【0042】

第3キャパシタC3は、第3ノードN3と第6ノードN6との間に接続される。第3キャパシタC3は、第6トランジスタM6のターンオンまたはターンオフに対応する電圧を充電する。

【0043】

第4キャパシタC4は、第1電源VDDと第1出力端子37との間に接続される。第4キャパシタC4は、第7トランジスタM7のターンオンまたはターンオフに対応する電圧を充電する。

【0044】

一方、第2出力端子38は第6ノードN6に接続される。第2出力端子38は、第6ノードN6に印加された電圧をサンプリング信号として次段ステージ322(図2参照)に供給する。

【0045】

第2制御部102は、第1クロック信号CLK1及び第3クロック信号CLK3に対応

10

20

30

40

50

して第2ノードN2の電圧を制御する。実際に、第2制御部102は、第1出力端子37に発光制御信号が供給されない期間の間、第2ノードN2の電圧をロー電圧に維持する。このため、第2制御部102は、第8トランジスタM8と、第9トランジスタM9と、第10トランジスタM10と、第11トランジスタM11と、第5キャパシタC5とを備える。

【0046】

第8トランジスタM8は、第1入力端子33と第4ノードN4との間に接続される。そして、第8トランジスタM8のゲート電極は第1ノードN1に接続される。第8トランジスタM8は、第1ノードN1に印加された電圧に対応してターンオンまたはターンオフされながら、第4ノードN4の電圧を制御する。

10

【0047】

第9トランジスタM9は、第4ノードN4と第2電源VSSとの間に接続される。そして、第9トランジスタM9のゲート電極は第1入力端子33に接続される。第9トランジスタM9は、第1入力端子33に供給される第1クロック信号CLK1に対応してターンオンまたはターンオフされながら、第4ノードN4の電圧を制御する。

【0048】

第10トランジスタM10は、第2ノードN2と第5ノードN5との間に接続される。そして、第10トランジスタM10のゲート電極は第3入力端子35に接続される。第10トランジスタM10は、第3入力端子35に供給される第3クロック信号CLK3に対応してターンオンまたはターンオフされながら、第2ノードN2の電圧を制御する。

20

【0049】

第11トランジスタM11は、第5ノードN5と第3入力端子35との間に接続される。そして、第11トランジスタM11のゲート電極は第4ノードN4に接続される。第11トランジスタM11は、第4ノードN4に印加された電圧に対応してターンオンまたはターンオフされながら、第5ノードN5の電圧を制御する。

【0050】

第5キャパシタC5は、第4ノードN4と第5ノードN5との間に接続される。第5キャパシタC5は、第11トランジスタM11のターンオンまたはターンオフに対応する電圧を充電する。

【0051】

30

図4は、図3におけるステージの駆動方法を示す図である。

【0052】

図4に示すように、第1クロック信号CLK1及び第2クロック信号CLK2は、i (iは自然数) Hの周期で供給され、第3クロック信号CLK3は、i / 2 Hの周期で供給される。図4では、説明の便宜上、第1クロック信号CLK1及び第2クロック信号CLK2は、2 Hの周期に設定され、第3クロック信号CLK3は、1 Hの周期に設定されることを示している。

【0053】

一方、第1クロック信号CLK1及び第2クロック信号CLK2は、互いに異なる水平期間Hに供給され、第3クロック信号CLK3は、第1クロック信号CLK1及び第3クロック信号CLK3と重畠しないように、水平期間Hごとに供給される。そして、水平期間Hの間、第1クロック信号CLK1または第2クロック信号CLK2が供給された後、第3クロック信号CLK3が供給される。つまり、特定の水平期間には、第1クロック信号CLK1が供給された後に第3クロック信号CLK3が供給され、次の水平期間には、第2クロック信号CLK2が供給された後に第3クロック信号CLK3が供給される。

40

【0054】

動作過程を詳細に説明すると、まず、第4入力端子36に開始信号FLM(ロー信号)が供給される。第4入力端子36に開始信号が供給された後に、第1入力端子33に第1クロック信号CLK1が供給される。第1クロック信号CLK1が供給されると、第3トランジスタM3、第5トランジスタM5、及び第9トランジスタM9がターンオンされる

50

。

【0055】

第3トランジスタM3がターンオンされると、第1ノードN1に開始信号FLMが供給される。第1ノードN1に開始信号FLMが供給されると、第1トランジスタM1、第4トランジスタM4、及び第8トランジスタM8がターンオンされる。第1トランジスタM1がターンオンされたとき、第2キャパシタC2には、第1トランジスタM1のターンオンに対応する電圧が充電される。

【0056】

第1トランジスタM1がターンオンされると、第1電源VDDの電圧が第1出力端子37に供給される。この場合、発光制御線E1には発光制御信号が供給される。

10

【0057】

第4トランジスタM4がターンオンされると、第2ノードN2に第1電源VDDが供給される。第2ノードN2に第1電源VDDが供給されると、第2トランジスタM2がターンオフされる。第2トランジスタM2がターンオフされると、安定的に第1電源VDDが第1出力端子37に供給可能である。

【0058】

第8トランジスタM8がターンオンされると、第4ノードN4と第1入力端子33とが電気的に接続される。このとき、第1入力端子33に第1クロック信号CLK1が供給されるため、第4ノードN4はロー電圧を受ける。

【0059】

20

第5トランジスタM5がターンオンされると、開始信号が第3ノードN3に供給される。開始信号が第3ノードN3に供給されると、第6トランジスタM6がターンオンされる。第6トランジスタM6がターンオンされると、第6ノードN6と第2入力端子34とが電気的に接続される。ここで、第2入力端子34には第2クロック信号CLK2が供給されないため、第6ノードN6はハイ電圧を維持し、これにより、第2出力端子38にサンプリング信号が供給されない。一方、第6トランジスタM6がターンオンされたため、第3キャパシタC3には第6トランジスタM6のターンオンに対応する電圧が充電される。

【0060】

第9トランジスタM9がターンオンされると、第2電源VSSの電圧が第4ノードN4に供給される。第4ノードN4に第2電源VSSが供給されると、第11トランジスタM11がターンオンされる。第11トランジスタM11がターンオンされると、第5ノードN5と第3入力端子35とが電気的に接続される。ここで、第3入力端子35には第3クロック信号CLK3が供給されないため、第5ノードN5はハイ電圧を維持する。一方、第11トランジスタM11がターンオンされたため、第5キャパシタC5には第11トランジスタのターンオンに対応する電圧が充電される。

30

【0061】

以後、第1入力端子33への第1クロック信号CLK1の供給が中断される。第1クロック信号CLK1の供給が中断されると、第3トランジスタM3、第5トランジスタM5、及び第9トランジスタM9がターンオフされる。

【0062】

40

第3トランジスタM3がターンオフされると、第4入力端子36と第1ノードN1とが電気的に遮断される。このとき、第1ノードN1は、第2キャパシタC2によってロー電圧を維持する。したがって、第1トランジスタM1はターンオン状態を維持し、これにより、第1出力端子37には第1電源VDDの電圧が出力される。同様に、第2キャパシタC2の電圧により第4トランジスタM4がターンオン状態を維持するため、第2トランジスタM2は安定的にターンオフ状態を維持する。

【0063】

第5トランジスタM5がターンオフされると、第4入力端子36と第3ノードN3とが電気的に遮断される。このとき、第3キャパシタC3に充電された電圧に対応して、第6トランジスタM6はターンオン状態を維持し、これにより、第2出力端子38は前の電圧

50

を維持する。

【0064】

第9トランジスタM9がターンオフされると、第4ノードN4と第2電源VSSとが電気的に遮断される。ここで、第1ノードN1に印加された電圧に対応して第8トランジスタM8がターンオン状態を維持するため、第4ノードN4は第1入力端子33と電気的接続を維持する。したがって、第4ノードN4は、第1入力端子33に供給される電圧、すなわち、ハイ信号の電圧に上昇する。第4ノードN4がハイ信号の電圧を受けると、第11トランジスタM11がターンオフされる。このとき、第5キャパシタC5は、第11トランジスタM11のターンオフに対応する電圧を充電する。

【0065】

以後、第3入力端子35に第3クロック信号CLK3が供給される。第3クロック信号CLK3が供給されると、第10トランジスタM10がターンオンされる。第10トランジスタM10がターンオンされると、第2ノードN2と第5ノードN5とが電気的に接続される。このとき、第4トランジスタM4がターンオン状態を維持するとともに、第11トランジスタM11がターンオフ状態を維持するため、第2ノードN2は第1電源VDDの電圧を維持する。

10

【0066】

第3クロック信号CLK3が供給された後、次の水平期間に第2入力端子34に第2クロック信号CLK2が供給される。このとき、第6トランジスタM6がターンオン状態に設定されるため、第6ノードN6には第2クロック信号CLK2が供給される。第6ノードN6に供給された第2クロック信号CLK2は、サンプリング信号として第2出力端子38を経由して次段ステージに供給される。一方、第6ノードN2に第2クロック信号CLK2が供給されたとき、第3キャパシタC3のカップリングによって第3ノードN3の電圧も下降する。したがって、第6トランジスタM6は安定的にターンオン状態を維持する。

20

【0067】

また、第2入力端子34に供給された第2クロック信号CLK2は、第1キャパシタC1のカップリングによって第2ノードN2に伝達される。ここで、第2ノードN2は、第1電源VDDを受けるため、電圧が変化することなく、第1電源VDDの電圧を維持する。

30

【0068】

以後、第3入力端子35に第3クロック信号CLK3が供給される。第3クロック信号CLK3が供給されると、第10トランジスタM10がターンオンされる。第10トランジスタM10がターンオンされると、第2ノードN2と第5ノードN5とが電気的に接続される。このとき、第4トランジスタM4がターンオン状態を維持するとともに、第11トランジスタM11がターンオフ状態を維持するため、第2ノードN2は第1電源VDDの電圧を維持する。

【0069】

第3クロック信号CLK3が供給された後、次の水平期間に開始信号FLMの供給が中断（すなわち、ハイ電圧）されるとともに、第1入力端子33に第1クロック信号CLK1が供給される。

40

【0070】

第1クロック信号CLK1が供給されると、第3トランジスタM3、第5トランジスタM5、及び第9トランジスタM9がターンオンされる。

【0071】

第3トランジスタM3がターンオンされると、第1ノードN1と第4入力端子36とが電気的に接続される。このとき、第1ノードN1にハイ電圧が供給されるため、第1トランジスタM1、第4トランジスタM4、及び第8トランジスタM8がターンオフされる。第1トランジスタM1がターンオフされると、第1出力端子37はフローティング状態に設定される。この場合、第1出力端子37は、前の期間の出力信号であるハイ電圧を維持

50

する。

【0072】

実際に、発光制御線E1に供給された発光制御信号は画素50に供給されるため、画素それぞれのキャパシタによって充電される。したがって、第1出力端子37がフローティング状態に設定されても、画素50及び発光制御線の寄生キャパシタなどによって前の期間の出力電圧を維持する。

【0073】

第5トランジスタM5がターンオンされると、第3ノードN3にハイ電圧が供給され、これにより、第6トランジスタM6がターンオフされる。第6トランジスタM6がターンオフされると、第6ノードN6と第2入力端子34との電気的接続が遮断される。このとき、第3キャパシタC3は、第6トランジスタM6のターンオフに対応する電圧を充電する。

10

【0074】

第9トランジスタM9がターンオンされると、第4ノードN4と第2電源VSSとが電気的に接続される。このとき、第4ノードN4は第2電源VSSの電圧を受け、これにより、第11トランジスタM11がターンオンされる。第11トランジスタM11がターンオンされると、第5ノードN5と第3入力端子35とが電気的に接続される。一方、第5キャパシタC5には第11トランジスタM11のターンオンに対応する電圧が充電される。

【0075】

20

以後、第3入力端子35に第3クロック信号CLK3が供給される。第3クロック信号CLK3が供給されると、第10トランジスタM10がターンオンされる。第10トランジスタM10がターンオンされると、第5ノードN5を経由して第2ノードN2と第3入力端子35とが電気的に接続される。このとき、第2ノードN2には第3クロック信号CLK3、すなわち、ロー電圧が供給される。第2ノードN2にロー電圧が供給されると、第2トランジスタM2がターンオンされ、これにより、第1出力端子37に第2電源VSSの電圧が出力される。この場合、発光制御線E1に発光制御信号の供給が中断される。第1出力端子37に第2電源VSSが供給されると、第7トランジスタM7がターンオンされる。第7トランジスタM7がターンオンされると、第6ノードN6に第1電源VDDの電圧が供給される。

30

【0076】

一方、本発明では、第2トランジスタM2が安定的にターンオンできるように、第3クロック信号CLK3が第2電源VSSより低い電圧に設定可能である。以後、ステージ321(図2参照)は、次回の開始信号FLMが供給される前まで、第1出力端子37に第1電源VDDの電圧を出力する。

【0077】

また、本発明では、第2クロック信号CLK2が供給されるたびに、第1キャパシタC1のカップリングによって第2ノードN2の電圧が下降する。したがって、第2ノードN2の電圧は安定的にロー電圧を維持し、これにより、第1出力端子37に第2電源VSSの電圧を安定的に出力することができる。

40

【0078】

一方、サンプリング信号は、第2クロック信号CLK2に同期するように、次段ステージに供給される(次段ステージは、第1入力端子に第2クロック信号CLK2が供給される)。この場合、次段ステージは、サンプリング信号を用いて安定的に発光制御信号を出力する。

【0079】

また、図4には、開始信号FLMに対応して1つのサンプリング信号が生成されているが、本発明はこれに限定されない。例えば、開始信号FLMが2つの第1クロック信号CLK1と重畳する場合、2つのサンプリング信号が次段ステージに供給される。したがって、本発明では、開始信号FLMの幅を制御することにより、発光制御信

50

号の幅を自由に調整することができる。

【0080】

図5は、図2におけるステージの第2実施形態を示す図である。図5を説明するにあたり、図3と同一の構成については同一の図面符号を割り当てるとともに、詳細な説明は省略する。

【0081】

図5に示すように、本発明の第2実施形態に係るステージ321は、双方向駆動のために、第12トランジスタM12と、第13トランジスタM13とをさらに備える。

【0082】

第12トランジスタM12は、第4入力端子36と第3トランジスタM3との間に接続される。そして、第12トランジスタM12のゲート電極は第1制御信号CS1を受ける。第12トランジスタM12は、第1制御信号CS1が供給されたときにターンオンされる。

10

【0083】

第13トランジスタM13は、第5入力端子39と第5トランジスタM5（または第1制御部）との間に接続される。そして、第13トランジスタM13のゲート電極は第2制御信号CS2を受ける。第13トランジスタM13は、第2制御信号CS2が供給されたときにターンオンされる。第5入力端子39は、開始信号または次段ステージのサンプリング信号を受ける。

【0084】

20

ここで、第1制御信号CS1及び第2制御信号CS2は、互いに異なる時間に供給される。例えば、発光制御信号が第1方向（パネルの上から下へ）に供給された場合、第1制御信号CS1が供給されて第12トランジスタM12がターンオンされ、第13トランジスタM13がターンオフ状態を維持する。そして、発光制御信号が第2方向（パネルの下から上へ）に供給された場合、第2制御信号CS2が供給されて第13トランジスタM13がターンオンされ、第12トランジスタM12がターンオフ状態を維持する。

【0085】

このような本発明の第2実施形態に係るステージ321は、双方向駆動のために、第12トランジスタM12及び第13トランジスタM13が追加されるだけであって、動作過程は、図3に示す第1実施形態と同様である。

30

【0086】

図6は、図2におけるステージの第3実施形態を示す図である。図6を説明するにあたり、図3と同一の構成については同一の図面符号を割り当てるとともに、詳細な説明は省略する。

【0087】

図6に示すように、本発明の第3実施形態に係るステージ321は、第1ノードN1と第2電源VSSとの間に接続される第14トランジスタM14をさらに備える。第14トランジスタM14は、リセット信号Resetが供給されたときにターンオンされ、第2電源VSSの電圧を第1ノードN1に供給する。第1ノードN1に第2電源VSSが供給されると、第1トランジスタM1がターンオンされ、これにより、第1出力端子37に第1電源VDDの電圧が供給される。

40

【0088】

ここで、リセット信号Resetは、電源のオン及び／またはオフ時にすべてのステージ321～32nに共通に供給される。このように、電源のオン及び／またはオフ時にリセット信号Resetが供給されると、発光制御線E1～Enに発光制御信号が供給され、これにより、画素50が非発光状態に設定される。すなわち、本発明の第3実施形態では、リセット信号を用いて電源のオン及び／またはオフ時に過電流が流れたり、不要な光が生成されたりすることを防止することができる。

【0089】

また、図2では、第3クロック信号CLK3がすべてのステージ321～32nに供給

50

されることが示されているが、本発明はこれに限定されない。例えば、偶数及び奇数番目のステージのそれぞれは、互いに異なるラインを経由して第3クロック信号 CLK3 が供給可能である。このようにすると、第3クロック信号 CLK3 の負荷が最小化し、駆動の安定性を向上させることができる。

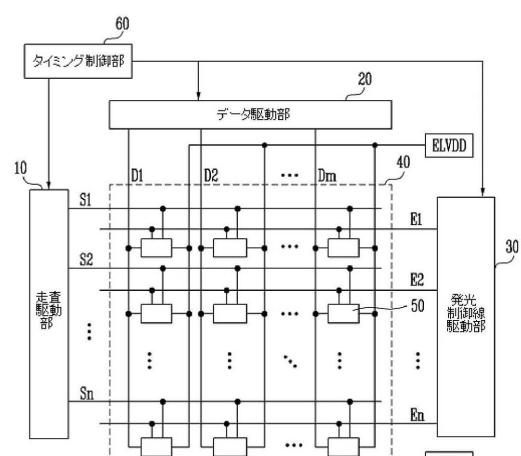
【符号の説明】

【0090】

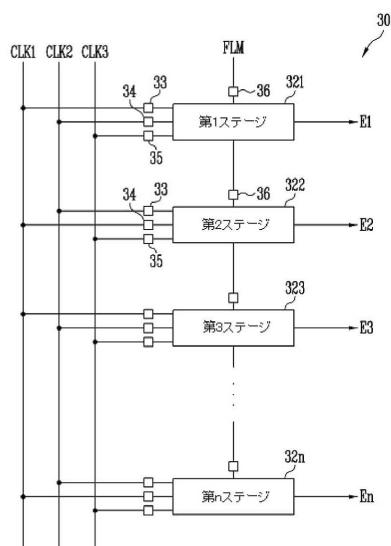
- 10 : 走査駆動部、
- 20 : データ駆動部、
- 30 : 発光制御線駆動部、
- 40 : 画素部、
- 50 : 画素、
- 60 : タイミング制御部、
- 321 ~ 32n : ステージ、
- C1 ~ C6 : キャパシタ、
- M1 ~ M14 : トランジスタ、
- N1 ~ N6 : ノード。

10

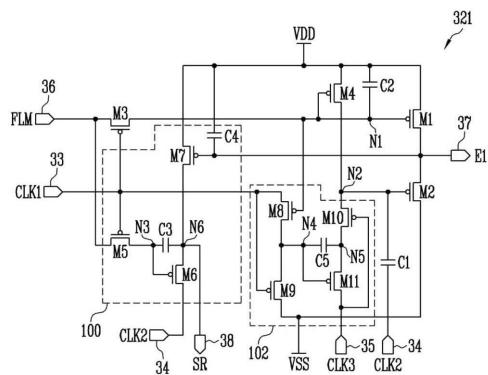
【図1】



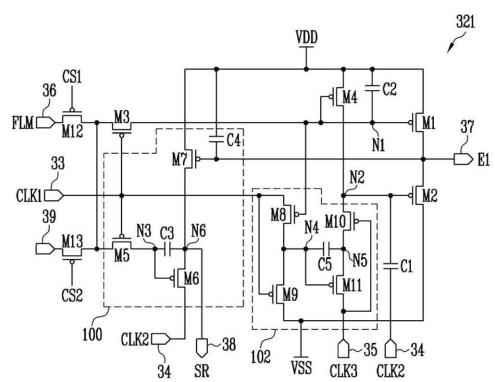
【図2】



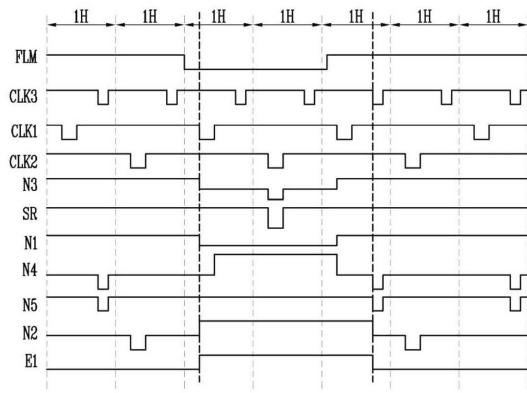
【図3】



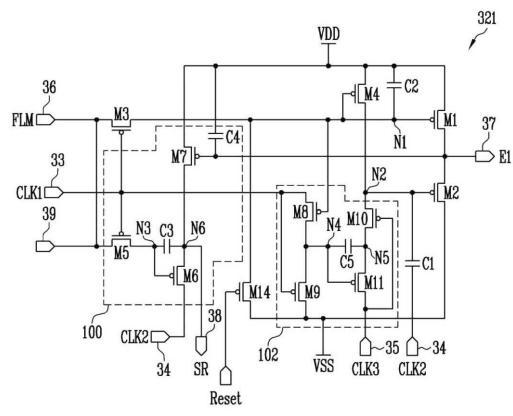
【図5】



【図4】



【図6】



フロントページの続き

(51)Int.Cl.

F I

G 0 9 G 3/20 6 7 0 E
H 0 5 B 33/14 A

(56)参考文献 特開2008-089915(JP, A)

米国特許出願公開第2007/0063933(US, A1)

米国特許出願公開第2010/0188316(US, A1)

(58)調査した分野(Int.Cl., DB名)

G 0 9 G 3 / 3 0

G 0 9 G 3 / 2 0

H 0 1 L 5 1 / 5 0

专利名称(译)	发射控制线驱动部分和使用其的有机电致发光显示装置		
公开(公告)号	JP5940769B2	公开(公告)日	2016-06-29
申请号	JP2011124258	申请日	2011-06-02
[标]申请(专利权)人(译)	三星显示有限公司		
申请(专利权)人(译)	三星移动显示的股票会社		
当前申请(专利权)人(译)	三星显示器的股票会社		
[标]发明人	張桓壽 卞昌洙		
发明人	張桓壽 卞昌洙		
IPC分类号	G09G3/30 G09G3/20 H01L51/50		
CPC分类号	G09G3/3266 G09G2300/0861 G09G2310/0262 G09G2310/0283 G09G2310/0286 G09G2330/025 G09G2330/027 G11C19/184 G11C19/28		
FI分类号	G09G3/30.J G09G3/30.K G09G3/20.622.E G09G3/20.622.D G09G3/20.624.B G09G3/20.670.E H05B33/14.A G09G3/3225 G09G3/3266 G09G3/3275		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC02 3K107/CC11 3K107/CC45 3K107/HH00 3K107/HH04 5C080 /AA06 5C080/BB05 5C080/DD22 5C080/HH09 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C380/AA01 5C380/AB06 5C380/BA11 5C380/CA08 5C380/CB01 5C380/CB17 5C380/CB18 5C380/CB31 5C380 /CC37 5C380/CF07 5C380/CF43		
审查员(译)	Naoaki桥本		
优先权	1020110001419 2011-01-06 KR		
其他公开文献	JP2012145906A		
外部链接	Espacenet		

摘要(译)

(经修改)要解决的问题：确保输出稳定性并自由调节发光控制信号的宽度。第一输出端37被连接在第一电源VDD之间，以及第一晶体管(TR) M1被施加到第一节点N1的电压，第一输出端37和VDD导通/截止第二TrM连接在第四输入端和N1之间，并通过施加到节点N2的电压导通/截止，以及连接到第一输入端33的栅电极和3TrM3连接到连接在V DD和N2，并且4TrM4连接到N1的栅电极之间，被连接到第一输入端子33以及第二输入端子34，采样的第二输出端子38用于供给的信号的第一控制单元100，被连接到第一输入端33和第三输入端35，用于控制N2的电压的第二控制单元102，以及第二输入端子34 N2并且第一电容器C1连接在它们之间。点域

(21)出願番号	特願2011-124258 (P2011-124258)	(73)特許権者	512187343
(22)出願日	平成23年6月2日(2011.6.2)	三星ディスプレイ株式會社	
(65)公開番号	特開2012-145906 (P2012-145906A)	Samsung Display Co., Ltd.	
(43)公開日	平成24年8月2日(2012.8.2)	大韓民国京畿道龍仁市器興区三星路1	
審査請求日	平成26年3月30日(2014.5.30)	(74)代理人	110000671
(31)優先権主張番号	10-2011-0001419	八田国際特許業務法人	
(32)優先日	平成23年1月6日(2011.1.6)	(72)発明者	張桓壽
(33)優先権主張国	韓国(KR)	大韓民国京畿道龍仁市器興区農圃洞山24	
(72)発明者	卞昌洙	大韓民国京畿道龍仁市器興区農圃洞山24	
審査官	権本直明		