

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2019-28454
(P2019-28454A)

(43) 公開日 平成31年2月21日(2019.2.21)

(51) Int.Cl.	F I	テーマコード (参考)
G09G 3/3233 (2016.01)	G09G 3/3233	3K107
G09G 3/20 (2006.01)	G09G 3/20 670J	5C080
G09G 3/3266 (2016.01)	G09G 3/20 622D	5C380
H01L 51/50 (2006.01)	G09G 3/20 623D	
H05B 33/12 (2006.01)	G09G 3/20 622C	

審査請求 有 請求項の数 24 O L (全 21 頁) 最終頁に続く

(21) 出願番号 特願2018-128664 (P2018-128664)
 (22) 出願日 平成30年7月6日 (2018.7.6)
 (31) 優先権主張番号 10-2017-0095414
 (32) 優先日 平成29年7月27日 (2017.7.27)
 (33) 優先権主張国 韓国 (KR)

(71) 出願人 501426046
 エルジー ディスプレイ カンパニー リミテッド
 大韓民国 ソウル、ヨンドンポグ、ヨウィーテロ 128
 (74) 代理人 110002077
 園田・小林特許業務法人
 (72) 発明者 キム, ドンイク
 大韓民国、10845 キョンギード、パジューシ、ウーロンミョン、エルジーロー 245
 (72) 発明者 ウ, ギョンドン
 大韓民国、10845 キョンギード、パジューシ、ウーロンミョン、エルジーロー 245

最終頁に続く

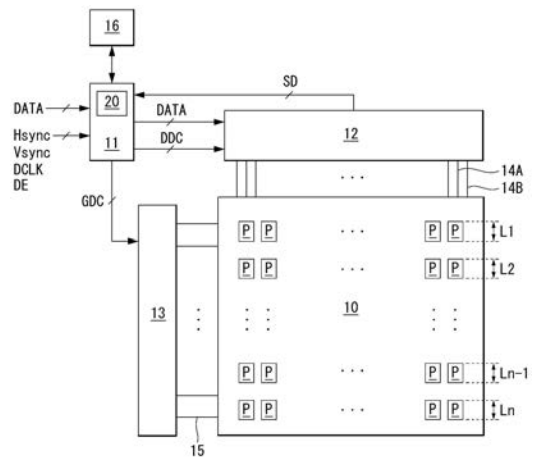
(54) 【発明の名称】 有機発光表示装置とその劣化センシング方法

(57) 【要約】

【課題】本発明は、有機発光表示装置とそのOLEDの劣化センシング方法を提供する。

【解決手段】本発明の有機発光表示装置は、複数の表示ラインが備えられ、各表示ラインに発光素子と駆動素子が含まれたピクセルが複数個ずつ配置された表示パネルと前記表示ラインのピクセルにゲート信号と前記ゲート信号に同期されるデータ電圧を供給するパネル駆動部と前記ピクセルの電気的特性をセンシングするセンシング部と、前記パネル駆動部と前記センシング部の動作タイミングを制御して、少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重畳的にシフトさせるタイミングコントローラを含む。

【選択図】 図1



【特許請求の範囲】**【請求項 1】**

複数の表示ラインが備えられ、各表示ラインに発光素子と駆動素子が含まれたピクセルが複数個ずつ配置された表示パネルと、

前記表示ラインのピクセルにゲート信号と前記ゲート信号に同期されるデータ電圧を供給するパネル駆動部と、

前記ピクセルの電気的特性をセンシングするセンシング部と、

前記パネル駆動部と、前記センシング部の動作タイミングを制御して、少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重畳的にシフトさせるタイミングコントローラと、を含む有機発光表示装置。

10

【請求項 2】

前記センシング駆動シーケンスは、

前記駆動素子に流れるピクセル電流をセッティングする初期化期間と、

前記初期化期間に続いて、前記ピクセル電流による前記発光素子の動作点電圧を前記発光素子の寄生キャパシタに貯蔵するブースティング期間と、

前記ブースティング期間に続いて、前記発光素子の動作点電圧をサンプリングするサンプリング期間と、を含む、請求項 1 に記載の有機発光表示装置。

【請求項 3】

前記表示パネルは、連続的にセンシング駆動される第 1 表示ブロックと第 2 表示ブロックを含み、

20

前記第 1 表示ブロックと前記第 2 表示ブロックはそれぞれ、

前記センシング駆動シーケンスに基づいて順次センシング駆動される K (K は 2 以上の自然数) 個の表示ラインを有し、

第 1 のセンシング駆動される表示ラインのブースティング期間内において、第 2 乃至 K 番目のセンシング駆動される表示ラインの初期化期間が順次シフトされる、請求項 2 に記載の有機発光表示装置。

【請求項 4】

前記第 1 表示ブロックにおいて、前記 K 番目のセンシング駆動される表示ラインのサンプリング期間と、前記第 2 表示ブロックにおいて、前記第 1 のセンシング駆動される表示ラインの初期化期間は、非重畳される、請求項 3 に記載の有機発光表示装置。

30

【請求項 5】

前記パネル駆動部は、

第 1 区間の間、前記第 1 表示ブロックに属する表示ラインのピクセルに前記ピクセル電流をセッティングするためのオン駆動用データ電圧を順次供給し、

前記第 1 区間に続く第 2 区間の間、前記第 1 表示ブロックに属する表示ラインのピクセルに前記ピクセル電流を遮断するためのオフ駆動用データ電圧を順次供給し、

前記第 1 表示ブロックに属する表示ラインの初期化期間は、前記第 1 区間に含まれ、

前記第 1 表示ブロックに属する表示ラインのサンプリング期間は、前記第 2 区間に含まれる、請求項 4 に記載の有機発光表示装置。

【請求項 6】

40

前記パネル駆動部は、

前記第 1 区間の間、前記第 1 表示ブロックに属する表示ラインのピクセルに、前記オン駆動用データ電圧に同期される第 1 ゲートパルスを順次供給し、

前記第 1 区間に続く第 2 区間の間、前記第 1 表示ブロックに属する表示ラインのピクセルに、前記オフ駆動用データ電圧に同期される第 2 ゲートパルスを順次供給する、請求項 5 に記載の有機発光表示装置。

【請求項 7】

前記パネル駆動部は、

第 3 区間の間、前記第 2 表示ブロックに属する表示ラインのピクセルにオン駆動用のデータ電圧を順次供給し、

50

前記第 3 区間に続く第 4 区間の間、前記第 2 表示ブロックに属する表示ラインのピクセルにオフ駆動用データ電圧を順次供給し、

前記第 2 表示ブロックに属する表示ラインの初期化期間は、前記第 3 区間に含まれ、

前記第 2 表示ブロックに属する表示ラインのサンプリング期間は、前記第 4 区間に含まれる、請求項 6 に記載の有機発光表示装置。

【請求項 8】

前記パネル駆動部は、

前記第 3 区間の間、前記第 2 表示ブロックに属する表示ラインのピクセルに、前記オン駆動用データ電圧に同期される第 1 ゲートパルスを順次供給し、

前記第 3 区間に続く第 4 区間の間、前記第 2 表示ブロックに属する表示ラインのピクセルに、前記オフ駆動用データ電圧に同期される第 2 ゲートパルスを順次供給する、請求項 7 に記載の有機発光表示装置。

10

【請求項 9】

前記タイミングコントローラは、すべての表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重畳的にシフトさせる、請求項 2 に記載の有機発光表示装置。

【請求項 10】

後順位でセンシング駆動される表示ラインのそれぞれの初期化期間は、直前の先順位でセンシング駆動される表示ラインのそれぞれのブースティング期間内に位置する、請求項 9 に記載の有機発光表示装置。

【請求項 11】

20

前記パネル駆動部は、

前記表示ラインのそれぞれの初期化期間の間、前記表示ラインのピクセルに前記ピクセル電流をセッティングするためのオン駆動用データ電圧を順次供給し、

前記表示ラインのそれぞれのサンプリング期間の間に前記表示ラインのピクセルに前記ピクセル電流を遮断するためのオフ駆動用データ電圧を順次供給する、請求項 10 に記載の有機発光表示装置。

【請求項 12】

前記パネル駆動部は、

前記表示ラインのそれぞれの初期化期間の間、前記表示ラインのピクセルに、前記オン駆動用データ電圧に同期される第 1 ゲートパルスを順次供給し、

前記表示ラインのそれぞれのサンプリング期間の間、前記表示ラインのピクセルに、前記オフ駆動用データ電圧に同期される第 2 ゲートパルスを順次供給する、請求項 11 に記載の有機発光表示装置。

30

【請求項 13】

複数の表示ラインが備えられ、各表示ラインに発光素子と駆動素子が含まれたピクセルが複数個ずつ配置された表示パネルを有する有機発光表示装置の劣化センシング方法において、

前記表示ラインのピクセルにゲート信号と前記ゲート信号に同期されるデータ電圧を供給するパネル駆動段階と

前記ピクセルの電気的特性をセンシングする段階と、

40

前記パネル駆動段階と、前記センシングする段階の動作タイミングを制御して、少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重畳的にシフトさせる段階を含む有機発光表示装置の劣化センシング方法。

【請求項 14】

前記センシング駆動シーケンスは、

前記駆動素子に流れるピクセル電流をセッティングする初期化期間と

前記初期化期間に続いて、前記ピクセル電流による前記発光素子の動作点電圧を前記発光素子の寄生キャパシタに貯蔵するブースティング期間と、

前記ブースティング期間に続いて、前記発光素子の動作点電圧をサンプリングするサンプリング期間を含む、請求項 13 に記載の有機発光表示装置の劣化センシング方法。

50

【請求項 15】

前記表示パネルは、連続的にセンシング駆動される第1表示ブロックと第2表示ブロックを含み、前記第1表示ブロックと前記第2表示ブロックがそれぞれ、前記センシング駆動シーケンスに基づいて順次センシング駆動されるK（Kは2以上の自然数）個の表示ラインを有する時、

前記少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重疊的にシフトさせる段階は、

第1のセンシング駆動される表示ラインのブースティング期間内で、第2乃至K番目のセンシング駆動される表示ラインの初期化期間を順次シフトさせる段階を含む、請求項14に記載の有機発光表示装置の劣化センシング方法。

10

【請求項 16】

前記少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重疊的にシフトさせる段階は、

前記第1表示ブロックにおいて、前記K番目のセンシング駆動される表示ラインのサンプリング期間と、前記第2表示ブロックにおいて、前記第1のセンシング駆動される表示ラインの初期化期間を非重疊させる段階をさらに含む、請求項15に記載の有機発光表示装置の劣化センシング方法。

【請求項 17】

前記パネル駆動段階は、

第1区間の間に前記第1表示ブロックに属する表示ラインのピクセルに前記ピクセル電流をセッティングするためのオン駆動用データ電圧を順次供給する段階と、

前記第1区間に続く第2区間の間、前記第1表示ブロックに属する表示ラインのピクセルに前記ピクセル電流を遮断するためのオフ駆動用データ電圧を順次供給する段階を含み、前記第1表示ブロックに属する表示ラインの初期化期間は、前記第1区間に含まれ、

前記第1表示ブロックに属する表示ラインのサンプリング期間は、前記第2区間に含まれる、請求項16に記載の有機発光表示装置の劣化センシング方法。

20

【請求項 18】

前記パネル駆動段階は、

前記第1区間の間、前記第1表示ブロックに属する表示ラインのピクセルに、前記オン駆動用データ電圧に同期される第1ゲートパルスを順次供給する段階と、

前記第1区間に続く第2区間の間、前記第1表示ブロックに属する表示ラインのピクセルに、前記オフ駆動用データ電圧に同期される第2ゲートパルスを順次供給する段階をさらに含む、請求項17に記載の有機発光表示装置の劣化センシング方法。

30

【請求項 19】

前記パネル駆動段階は、

第3区間の間、前記第2表示ブロックに属する表示ラインのピクセルにオン駆動用のデータ電圧を順次供給する段階と、

前記第3区間に続く第4区間の間に前記第2表示ブロックに属する表示ラインのピクセルにオフ駆動用データ電圧を順次供給する段階をさらに含む、

前記第2表示ブロックに属する表示ラインの初期化期間は、前記第3区間に含まれ、前記第2表示ブロックに属する表示ラインのサンプリング期間は、前記第4区間に含まれる、請求項18に記載の有機発光表示装置の劣化センシング方法。

40

【請求項 20】

前記パネル駆動段階は、

前記第3区間の間、前記第2表示ブロックに属する表示ラインのピクセルに、前記オン駆動用データ電圧に同期される第1ゲートパルスを順次供給する段階と、

前記第3区間に続く第4区間の間、前記第2表示ブロックに属する表示ラインのピクセルに、前記オフ駆動用データ電圧に同期される第2ゲートパルスを順次供給する段階をさらに含む、請求項19に記載の有機発光表示装置の劣化センシング方法。

【請求項 21】

50

前記少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重疊的にシフトさせる段階は、

すべて表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重疊的にシフトさせる段階を含む、請求項 1 4 に記載の有機発光表示装置の劣化センシング方法。

【請求項 2 2】

すべて表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重疊的にシフトさせる段階は、

後順位でセンシング駆動される表示ラインのそれぞれの初期化期間を、直前の先順位でセンシング駆動される表示ラインのそれぞれのブースティング期間内に位置させる段階を含む、請求項 2 1 に記載の有機発光表示装置の劣化センシング方法。

10

【請求項 2 3】

前記パネル駆動段階は、

前記表示ラインのそれぞれの初期化期間の間、前記表示ラインのピクセルに前記ピクセル電流をセッティングするためのオン駆動用データ電圧を順次供給する段階と、

前記表示ラインのそれぞれのサンプリング期間の間、前記表示ラインのピクセルに前記ピクセル電流を遮断するためのオフ駆動用データ電圧を順次供給する段階を含む、請求項 2 2 に記載の有機発光表示装置の劣化センシング方法。

【請求項 2 4】

前記パネル駆動段階は、

前記表示ラインのそれぞれの初期化期間の間、前記表示ラインのピクセルに、前記オン駆動用データ電圧に同期される第 1 ゲートパルスを順次供給する段階と、

前記表示ラインのそれぞれのサンプリング期間の間、前記表示ラインのピクセルに、前記オフ駆動用データ電圧に同期される第 2 ゲートパルスを順次供給する段階をさらに含む、請求項 2 3 に記載の有機発光表示装置の劣化センシング方法。

20

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、有機発光表示装置に関し、特に、有機発光表示装置とその O L E D の劣化センシング方法に関する。

30

【背景技術】

【0002】

アクティブマトリクス型の有機発光表示装置は、自ら発光する有機発光ダイオード (Organic Light Emitting Diode: 以下、「O L E D」と称する) を含み、応答速度が速く、発光効率、輝度及び視野角が大きい利点がある。

【0003】

自発光素子である O L E D は、アノード電極及びカソード電極と、これらの間に形成された有機化合物層 (H I L、H T L、E M L、E T L、E I L) を含む。有機化合物層は、正孔注入層 (Hole Injection layer、H I L)、正孔輸送層 (Hole transport layer、H T L)、発光層 (Emission layer、E M L)、電子輸送層 (Electron transport layer、E T L) 及び電子注入層 (Electron Injection layer、E I L) からなる。アノード電極とカソード電極に駆動電圧が印加されると正孔輸送層 (H T L) を通過した正孔と電子輸送層 (E T L) を通過した電子が発光層 (E M L) に移動されて励起子を形成し、その結果、発光層 (E M L) が可視光を発生するようになる。

40

【0004】

有機発光表示装置は、O L E D をそれぞれ含むピクセルをマトリクス形に配列し、映像データの階調に応じて、ピクセル (P I X E L: 画素) の輝度を調節する。ピクセルのそれぞれは、自分のゲート電極とソース電極との間にかかる電圧 (V g s) に応じて、O L E D に流れるピクセル電流を制御する駆動 T F T (Thin Film Transistor) を含み、ピク

50

セル電流に比例するO L E Dの発光量で表示階調（輝度）を調節する。

【0005】

O L E Dは、発光時間が経過するにつれて、O L E Dの動作点電圧（しきい値電圧）がシフトされ発光効率が低下する劣化特性を有する。O L E D劣化度合いに応じたO L E Dの動作点電圧は、ピクセルごとに異なり得る。ピクセル間のO L E D劣化バラツキが生ずると、輝度バラツキにより映像固着化（Image Sticking）現象が発生し得る。

【0006】

輝度バラツキによる画質の低下を補償するために、O L E D劣化をセンシングし、このセンシング値に基づいて、デジタル映像データを変調する補償技術が知られている。従来の補償技術において、O L E D劣化センシング動作は、カラーごとに独立的に実行される。例えば、表示パネルに第1色乃至第4色のカラーピクセルが存在する場合、表示パネルのすべての表示ラインを対象に、第1色のカラーピクセルをセンシングした後、すべての表示ラインを対象に、第2色のカラーピクセルをセンシングし、続いてすべての表示ラインを対象に第3色のカラーピクセルをセンシングした後、すべての表示ラインを対象に、第4色のカラーピクセルをセンシングする。ここで、表示ラインは1ラインに沿って隣接して配置された第1色乃至第4色のカラーピクセルの集合体を意味する。

【0007】

通常、O L E Dの動作点電圧は、画面休止状態、すなわち、システム電源は印加されるが、画面がオフの状態ではセンシングされる。O L E Dの動作点電圧はO L E Dを発光させた、後にセンシングされるので、O L E Dの動作点電圧がセンシングされる表示ラインは、ユーザーの目に視認されるしかない。このようなサイドエフェクトを最小化するためには、センシング時間を短縮することが最も重要である。ところが、表示装置がますます大面積、及び高解像度化されながら表示ラインの数が増加するので、センシング時間を短縮するのが容易でない。

【発明の概要】

【発明が解決しようとする課題】

【0008】

本発明の目的は、O L E Dの劣化をセンシングするにあたってセンシング時間を短縮できるようにした有機発光表示装置とその劣化センシング方法を提供することにある。

【課題を解決するための手段】

【0009】

前記本発明の目的を達成するために、本発明の実施形態に係る有機発光ダイオード表示装置は、複数の表示ラインが備えられ、各表示ラインに発光素子と駆動素子が含まれたピクセルが複数個ずつ配置された表示パネルと前記表示ラインの画素にゲート信号と前記ゲート信号に同期されるデータ電圧を供給するパネル駆動部と前記ピクセルの電気的特性をセンシングするセンシング部と、前記パネル駆動部と、前記センシング部の動作タイミングを制御して、少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重疊的にシフトさせるタイミングコントローラを含む。

【0010】

また、本発明の実施の形態に基づいて、複数の表示ラインが備えられ、各表示ラインに発光素子と駆動素子が含まれたピクセルが複数個ずつ配置された表示パネルを有する有機発光表示装置の劣化センシング方法において、前記表示ラインのピクセルにゲート信号と前記ゲート信号に同期されるデータ電圧を供給するパネル駆動段階と前記ピクセルの電気的特性をセンシングする段階と、前記パネル駆動段階と、前記センシングする段階の動作タイミングを制御して、少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重疊的にシフトさせる段階を含む。

【発明の効果】

【0011】

本発明は、少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重疊的にシフトさせることで、センシングに要する時間を減らすことができ

10

20

30

40

50

る。これにより、本発明は、O L E Dの劣化をセンシングするにあたってセンシング時間を減らしてセンシングライン視認現象のような副作用を最小化することで、表示装置の性能を向上させることができる。

【図面の簡単な説明】

【0012】

【図1】本発明の実施の形態に係る有機発光表示装置を示すブロック図である。

【図2】センシングラインとサブピクセルの接続例を示す図である。

【図3】ピクセルアレイとデータドライバICの構成例を示す図である。

【図4】本発明に係るピクセルとセンシングユニットの一構成例を示す図である。

【図5】発光素子の劣化センシング時の図4のピクセルとセンシングユニットの動作を説明するための図である。

10

【図6】発光素子の劣化センシング時の図4のピクセルとセンシングユニットの動作を説明するための図である。

【図7】本発明の比較例による有機発光表示装置の一センシング駆動シーケンスを説明するための図である。

【図8】本発明の一実施の形態に係る有機発光表示装置のセンシング駆動シーケンスを説明するための図である。

【図9A】本発明の一実施の形態に係る有機発光表示装置のセンシング駆動シーケンスを説明するための図である。

【図9B】本発明の一実施の形態に係る有機発光表示装置のセンシング駆動シーケンスを説明するための図である。

20

【図10】本発明の一実施の形態に係る有機発光表示装置のセンシング駆動シーケンスを説明するための図である。

【図11】本発明の他の実施の形態に係る有機発光表示装置のセンシング駆動シーケンスを説明するための図である。

【図12】本発明の他の実施の形態に係る有機発光表示装置のセンシング駆動シーケンスを説明するための図である。

【発明を実施するための形態】

【0013】

本発明の利点及び特徴、そしてそれらを達成する方法は添付される図面と共に詳細に後述されている実施の形態を参照すると明確になる。しかし、本発明は、以下で開示される実施の形態に限定されるものではなく、互いに異なる多様な形態で実現されるものであり、単に本実施の形態は、本発明の開示が完全するようにし、本発明が属する技術分野で通常の知識を有する者に発明の範囲を完全に知らせるために提供されるものであり、本発明は、請求項の範囲によって定義されるだけである。

30

【0014】

本発明の実施の形態を説明するための図で開示された形状、大きさ、比率、角度、数などは例示的なものなので、本発明は、図示された事項に限定されるものではない。明細書全体に亘って同一参照符号は同一の構成要素を指す。また、本発明を説明するにおいて、関連する公知技術に対する具体的な説明が本発明の要旨を不必要に曖昧にすると判断される場合、その詳細な説明は省略する。本明細書上で言及された「含む」、「有する」、「成る」などが使用される場合、「～だけ」が使用されない限り、他の部分が追加されることができる。構成要素を単数で表現の場合に特に明示的な記載事項がない限り、複数が含まれる場合を含む。

40

【0015】

構成要素を解釈するにおいて、別の明示的な記載がなくても誤差の範囲を含むものと解釈する。

【0016】

位置関係の説明である場合、例えば、「～の上に」、「～の上部に」、「～の下部に」、「～の隣に」などに2つの部分の位置関係が説明される場合、「すぐに」または「直

50

接」が使用されない限り、二つの部分の間に1つ以上の他の部分が位置することもできる。

【0017】

たとえば第1、第2などがさまざまな構成要素を記述するために使用されるが、これらの構成要素はこれらの用語によって制限されない。これらの用語は、ただ一つの構成要素を他の構成要素と区別するために使用されるものである。

【0018】

本発明のいろいろな実施の形態のそれぞれの特徴が部分的または全体的に互いに結合または組み合わせ可能であり、技術的に様々な連動及び駆動が可能であり、各実施の形態が互いに対して独立的に実施可能することもでき、関連の関係と一緒に実施可能することもできる。

10

【0019】

以下、添付された図面を参照して、本発明の実施の形態を詳細に説明する。

【0020】

図1は、本発明の実施の形態に係る有機発光表示装置を示すブロック図である。図2は、センシングラインとピクセルの接続例を示す図である。そして、図3は、ピクセルアレイとデータドライバICの構成例を示す図である。

【0021】

図1～図3を参照すると、本発明の実施の形態に係る有機発光表示装置は、表示パネル10、タイミングコントローラ11、データ駆動回路12、ゲート駆動部13、メモリ16、補償部20、及びセンシング部(SU)を備えることができる。

20

【0022】

表示パネル10には、複数のデータライン及びセンシングライン14A、14Bと、複数のゲートライン15が交差され、この交差領域ごとにピクセル(P)がマトリックス形態で配置される。

【0023】

互いに異なるデータライン14Aに接続された2以上のピクセル(P)が同じセンシングラインと同じゲートラインを共有することができる。たとえば、図2のように、互いに水平に隣接して、同じゲートラインに接続された赤色表示用Rピクセル、白色表示用Wピクセル、緑表示用Gピクセル、青表示用Bピクセルが一つのセンシングライン14Bに共通に接続されることができる。このようにセンシングライン14Bが複数のピクセルの列ごとに1つずつ割り当てられるセンシングライン共有構造は、表示パネルの開口率を確保することが容易である。センシングライン構造の下で、センシングライン14Bは、複数のデータライン14Aごとに1つずつ配置されることができる。図面において、センシングライン14Bは、データライン14Aと平行に示されているが、データライン14Aと交差されるように配置することもできる。

30

【0024】

Rピクセル、Wピクセル、Gピクセル、及びBピクセルは、図2に示すように一つの単位ピクセルを構成することができる。ただし、単位ピクセルはRピクセル、Gピクセル、Bピクセルで構成されることもある。

40

【0025】

ピクセル(P)のそれぞれは、示さない電源生成部から高電位駆動電圧(EVDD)と低電位駆動電圧(EVSS)の供給を受ける。本発明のピクセル(P)は、駆動時間の経過及び/又はパネル温度などと環境条件に応じた発光素子の劣化をセンシングするための適合する回路構造を有することができる。ピクセル(P)回路の構成は、様々な変形が可能である。例えば、ピクセル(P)は、発光素子と駆動素子外に、複数のスイッチ素子と少なくとも一つ以上のストレージキャパシタを含むことができる。

【0026】

タイミングコントローラ11は、センシング駆動とディスプレイ駆動を決まった制御シーケンスに基づいて時間的に分離することができる。ここで、センシング駆動は、発光素

50

子の動作点電圧をセンシングし、それに応じた補償値を更新するための駆動であり、ディスプレイ駆動は補償値が反映された入力映像データ (DATA) を表示パネル 10 に書き込んで映像を再現する駆動である。タイミングコントローラ 11 の制御により、センシング駆動は、ディスプレイ駆動が開始される前のブーティング期間で実行されるが、またはディスプレイ駆動が終わった後のパワーオフ期間で実行されることができる。ブーティング期間は、システムの電源が印加された後から画面がオンになるまでの期間を意味する。パワーオフ期間は、画面がオフになった後、システムの電源が解除されるまでの期間を意味する。

【0027】

一方、センシング駆動は、システムの電源が印加される途中で表示装置の画面だけオフ状態、例えば、待機モード、スリープモード、低電力モードなどで実行されることもできる。タイミングコントローラ 11 は、予め決まった感知プロセスに基づいて待機モード、スリープモード、低電力モードなどを感知し、センシング駆動のための諸般の動作を制御することができる。

10

【0028】

タイミングコントローラ 11 は、ホストシステムから入力される垂直同期信号 (Vsync)、水平同期信号 (Hsync)、ドットクロック信号 (DCLK) 及びデータイネーブル信号 (DE) などのタイミング信号に基づいてデータ駆動回路 12 の動作タイミングを制御するためのデータ制御信号 (DDC) と、ゲート駆動部 13 の動作タイミングを制御するためのゲート制御信号 (GDC) を生成することができる。タイミングコントローラ 11 は、ディスプレイ駆動のための制御信号 (DDC、GDC) とセンシング駆動のための制御信号 (DDC、GDC) を互いに異なるように生成することができる。

20

【0029】

ゲート制御信号 (GDC) は、ゲートスタートパルス (Gate Start Pulse)、ゲートシフトクロック (Gate Shift Clock) などを含む。ゲートスタートパルスは、第 1 の出力を生成するゲートステージに印加され、そのゲートステージを制御する。ゲートシフトクロックはゲートステージに共通に入力されるクロック信号としてゲートスタートパルスをシフトさせるためのクロック信号である。

【0030】

データ制御信号 (DDC) は、ソーススタートパルス (Source Start Pulse)、ソースサンプリングクロック (Source Sampling Clock)、及びソース出力イネーブル信号 (Source Output Enable) などを含む。ソーススタートパルスは、データ駆動回路 12 のデータサンプリング開始タイミングを制御する。ソースサンプリングクロックは、ライジングまたはポーリングエッジに基づいて、データのサンプリングタイミングを制御するクロック信号である。ソース出力イネーブル信号は、データ駆動回路 12 の出力タイミングを制御する。

30

【0031】

タイミングコントローラ 11 は、補償部 20 を内蔵することができる。

【0032】

補償部 20 は、センシング駆動時、発光素子の動作点電圧のセンシングデータ (SD) をセンシング部 (SU) から入力を受ける。補償部 20 は、センシングデータ (SD) に基づいて、発光素子の劣化 (つまり、動作点電圧のシフト) による輝度ばらつきを補償することができる補償値を計算し、この補償値をメモリ 16 に貯蔵する。メモリ 16 に貯蔵される補償値は、センシング動作が繰り返される毎に更新されることができ、それに応じて発光素子の特性ばらつきが容易に補償されることができる。

40

【0033】

補償部 20 は、ディスプレイ駆動時、メモリ 16 から読み込んだ補正値に基づいて入力映像のデータ (DATA) を補正して、データ駆動回路 12 に供給する。

【0034】

データ駆動回路 12 は、少なくとも一つ以上のデータドライバ IC (Integrated Circ

50

uit) (SDIC)を含む。このデータドライバIC (SDIC)には、各データライン 14Aに接続された複数のデータ駆動部が内蔵される。データ駆動部は、デジタル-アナログコンバータ(以下、DAC)に実現される。データ駆動部(DAC)は、ゲート駆動部13と一緒にパネル駆動部を構成する。

【0035】

データ駆動部(DAC)は、ディスプレイ駆動時タイミングコントローラ11から印加されるデータのタイミング制御信号(DDC)に基づいて入力映像データ(DATA)をディスプレイ用データ電圧に変換してデータライン14Aに供給する。一方、データドライバIC(SDIC)のデータ駆動部(DAC)は、センシング駆動時タイミングコントローラ11から印加されるデータタイミング制御信号(DDC)に基づいてセンシング用データ電圧を生成して、データライン14Aに供給することができる。

10

【0036】

センシング用データ電圧は、オン駆動用データ電圧(図6のVon)とオフ駆動用データ電圧(図6のVoff)を含む。オン駆動用データ電圧は、駆動素子のゲート電極に印加されて駆動素子をターンオンさせる電圧(つまり、ピクセル電流をセッティングするための電圧)であり、オフ駆動用データ電圧は、駆動素子のゲート電極に印加されて駆動素子をターンオフさせる電圧(つまり、ピクセル電流を遮断するための電圧)である。

【0037】

オン駆動用データ電圧は1単位ピクセル内でセンシングの対象となるセンシングピクセルに印加され、オフ駆動用データ電圧は、1単位ピクセル内でセンシングピクセルと共にセンシングライン14Bを共有する非センシングピクセルに印加される。たとえば、図2において、Rピクセルがセンシングされ、W、G、Bピクセルが非センシングされる場合、オン駆動用データ電圧は、Rピクセルの駆動素子に印加され、オフ駆動用データ電圧はW、G、Bピクセルのそれぞれの駆動素子に印加することができる。

20

【0038】

一方、センシングピクセルにはオン駆動用データ電圧だけでなく、オフ駆動用データ電圧も印加される。オン駆動用データ電圧はセンシングピクセルにおいてピクセル電流をセッティングする期間の間に供給され、オフ駆動用データ電圧はセンシングピクセルで発光素子の動作点電圧をサンプリングする期間の間供給することができる。

【0039】

データドライバIC(SDIC)には複数のセンシング部(SU)が実現されることができる。

30

【0040】

各センシング部(SU)は、センシングライン14Bへの接続と併せて、マルチプレクサのスイッチ(SS1~SSk)を介してアナログ-デジタルコンバータ(以下、ADC)に選択的に接続することができる。各センシング部(SU)は、電流積分器、または電流コンパレータ(Comparator)のような電流-電圧変換器に実現されることができる。各センシング部(SU)は、電流センシング型で実現されるので、低電流センシングと高速センシングに適している。つまり、各センシング部(SU)を電流センシング型で構成するとセンシング時間を減らし、センシング感度を高めるために有利である。ADCは、各センシング部(SU)から入力されるセンシング電圧をセンシングデータ(SD)に変換して補償部20に出力することができる。

40

【0041】

ゲート駆動部13は、センシング駆動時のゲート制御信号(GDC)に基づいて、センシング用ゲート信号を生成した後、ゲートライン(15(i)~15(i+3))に順次供給することができる。センシング用ゲート信号は、センシング用データ電圧に同期されるセンシング用スキャン信号である。センシング用ゲート信号とセンシング用データ電圧によって表示ライン(Li~Li+3)は、順次センシング駆動される。ここで、各表示ライン(Li~Li+3)は、1ラインに沿って隣接して配置されたR、W、G、Bピクセルの集合体を意味する。センシング用ゲート信号は、オン駆動用データ電圧に同期

50

される第1パルス(図6のP1)のオンとオフ駆動用データ電圧に同期される第2パルス(図6のP2)を含むことができる。

【0042】

ゲート駆動部13は、ディスプレイ駆動時にゲート制御信号(GDC)に基づいて、ディスプレイ用のゲート信号を生成した後、ゲートライン(15(i)~15(i+3))に順次供給することができる。ディスプレイ用ゲート信号は、ディスプレイ用データ電圧に同期されるディスプレイ用スキャン信号である。ディスプレイ用ゲート信号とディスプレイ用データ電圧によって表示ライン(Li~Li+3)は、順次駆動される。

【0043】

本発明において、発光素子の動作点電圧をセンシングするためのセンシング駆動シーケンスはR、W、G、Bピクセル別に独立的に実行されることができる。例えば、本発明のセンシング駆動シーケンスは、表示パネル10のすべての表示ラインを対象にRピクセルをライン順次方式でセンシングした後、Wピクセルをライン順次方式でセンシングし、次いでGピクセルをライン順次方式でセンシングした後、Bピクセルをライン順次方式でセンシングすることができる。

10

【0044】

本発明のタイミングコントローラ11は、パネル駆動部とセンシング部(SU)の動作タイミングを適切に制御して、少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重畳的にシフトさせることで、センシングに要する時間を短縮することができる。

20

【0045】

本発明のタイミングコントローラ11は、オン駆動用データ電圧とオフ駆動用データ電圧の供給タイミングを適切に制御して、ブロック別の重畳駆動方法を実現することもでき、ライン別の重畳駆動方法を実現することもできる。ブロック別の重畳駆動方法については、図8~図10を介して後述する。そして、ライン別の重畳駆動方法については、図11及び図12を介して後述する。

【0046】

図4は、本発明に係るピクセルとセンシング部の一構成例を示す図である。図4は、一例示に過ぎないので、本発明の技術的思想は、ピクセル(P)とセンシング部(SU)の例示構造に限定されないことに注意しなければならない。

30

【0047】

図4を参照すると、各ピクセル(P)は、OLED、駆動TFT(Thin Film Transistor)(DT)、ストレージキャパシタ(Cst)、第1スイッチTFT(ST1)、及び第2スイッチTFT(ST2)を備えることができる。ピクセル(P)を構成するTFTはp型で実現されるか、または、n型で実現されるか、またはp型とn型が混在したハイブリッドタイプで実現されることができる。また、ピクセル(P)を構成するTFTの半導体層は、アモルファスシリコンや、ポリシリコンまたは、酸化物を含むことができる。

【0048】

OLEDは、ピクセル電流に応じて発光する発光素子である。OLEDは、第2ノード(N2)に接続されたアノード電極と、低電位駆動電圧(EVSS)の入力端に接続されたカソード電極と、アノード電極とカソード電極との間に位置する有機化合物層を含む。

40

アノード電極とカソード電極、それらの間に存在する複数の絶縁膜によってOLEDには寄生キャパシター(Coled)が存在する。OLED寄生キャパシター(Coled)の容量は数pFとして、センシングライン14Bに存在する寄生容量である数百~数千pFに比べて非常に少ない。本発明は、OLED寄生キャパシター(Coled)を活用した電流センシング方式を介してOLED劣化をセンシングする。したがって、センシングライン14Bに充電された電圧をセンシングする従来の電圧センシング方式に比べ、本発明は、センシング時間を減らすことができ、センシング正確度を高めることができる。つまり、本発明は、OLED寄生キャパシター(Coled)に蓄積された電荷(OLED動作点電圧に該当)を電流センシングを介してセンシングするので、低電流センシ

50

ングと高速センシングに有利である。

【0049】

駆動TFT(DT)は、ゲート-ソース間電圧(V_{gs})に応じて、OLEDに入力されるピクセル電流を制御する駆動素子である。駆動TFT(DT)は、第1ノード(N1)に接続されたゲート電極、高電位駆動電圧(E_{VDD})の入力端に接続されたドレイン電極、及び第2ノード(N2)に接続されたソース電極を備える。ストレージキャパシタ(Cst)は、第1ノード(N1)と第2ノード(N2)との間に接続される。第1スイッチTFT(ST1)は、センシング用ゲート信号(SCAN)に応答してデータライン14A上のデータ電圧(V_{data})を第1ノード(N1)に印加する。データ電圧(V_{data})は、センシング用データ電圧として、オン駆動用データ電圧とオフ駆動用データ電圧を含む。第1スイッチTFT(ST1)はゲートライン15に接続されたゲート電極、データライン14Aに接続されたドレイン電極、及び第1ノード(N1)に接続されたソース電極を備える。第2スイッチTFT(ST2)は、センシング用ゲート信号(SCAN)に応答して、第2ノード(N2)とセンシングライン14Bとの間の電流の流れをスイッチングする。第2スイッチTFT(ST2)は、ゲートライン15に接続されたゲート電極、センシングライン14Bに接続されたドレイン電極、及び第2ノード(N2)に接続されたソース電極を備える。

10

【0050】

センシングユニット(SU)は、センシングライン14Bを介してピクセル(P)に接続される。センシングユニット(SU)は、電流積分器(CI)とサンプル&ホールド部(SH)を含むことができる。

20

【0051】

電流積分器(CI)は、ピクセル(P)から流入される電流情報(I_{pix})を積分してセンシング電圧(V_{sen})を出力する。電流情報(I_{pix})はOLEDの寄生キャパシタ(Cole)に蓄積された電荷量に応じた電流として、OLEDの動作点電圧に比例して増加する。出力端子を介してセンシング電圧(V_{sen})を出力する電流積分器(CI)は、アンプ(AMP)と、アンプ(AMP)の反転入力端子(-)と出力端子との間に接続された積分キャパシタ(Cfb)と、積分キャパシタ(Cfb)の両端に接続されたリセットスイッチ(RST)を含む。アンプ(AMP)の反転入力端子(-)は、センシングライン14Bを介して第2ノード(N2)に初期化電圧(V_{pre})を印加し、センシングライン14Bを介してピクセル(P)のOLED寄生キャパシタ(Cole)に充電された電荷の入力を受ける。アンプ(AMP)の非反転入力端子(+)には、初期化電圧(V_{pre})が入力される。

30

【0052】

電流積分器(CI)は、サンプル&ホールド部(SH)を介してADCに接続される。サンプル&ホールド部(SH)は、アンプ(AMP)から出力されるセンシング電圧(V_{sen})をサンプリングしてサンプリングキャパシタ(Cs)に貯蔵するサンプリングスイッチ(SAM)、サンプリングコンデンサ(C)に貯蔵されたセンシング電圧(V_{sen})をADCに伝達するためのホールディングスイッチ(HOLD)を含む。

40

【0053】

図5及び図6は、OLED劣化センシング時、図4のピクセルとセンシングユニットの動作を説明するための図である。

【0054】

図5及び図6を参照すると、本発明のセンシング駆動シーケンスは、初期化期間(T_a)、ブースティング期間(T_b)、およびサンプリング期間(T_c)の順に進行され得る。

【0055】

初期化期間(T_a)において、リセットスイッチ(RST)のターンオンにより電流積分器(CI)は、利得が1のユニットゲインバッファとして動作して、アンプ(AMP)の入力端子(+、-)と出力端子、センシングライン14Bは、すべて基準電圧(V_p)

50

re)で初期化される。

【0056】

初期化期間(Ta)において、データライン14Aには、オン駆動用データ電圧(Von)が印加される。そして、センシング用ゲート信号(SCAN)は、オン駆動用データ電圧(Von)に同期してオンレベルの第1ゲートパルス(P1)に印加されることによって、第1スイッチTFT(ST1)と第2スイッチTFT(ST2)をターンオンさせる。初期化期間(Ta)から、第1スイッチTFT(ST1)はターンオンされ、データライン14A上のオン駆動用データ電圧(Von)を第1ノード(N1)に印加する。そして、第2スイッチTFT(ST2)は、ターンオンされてセンシングライン14B上の基準電圧(Vpre)を第2ノード(N2)に印加する。その結果、駆動TFT(DT)のゲート-ソース間電圧は、ピクセル電流を流すことができるように設定される。

10

【0057】

ブースティング期間(Tb)でオフレベルのセンシング用ゲート信号(SCAN)に基づいて、第1及び第2スイッチTFT(ST1、ST2)がターンオフされる。このとき、駆動TFT(DT)のソース-ドレイン間に流れるピクセル電流によって第2ノード(N2)の電位、すなわちOLEDのアノード電位はOLEDの動作点電圧まで上昇した後、セチュレーションされる。OLEDのアノード電位が動作点電圧まで上昇すると、OLEDを介してピクセル電流が流れ、OLEDは発光する。このとき、OLEDの寄生キャパシター(Coled)はOLEDの動作点電圧に対応する電荷量で充電される。OLEDの動作点電圧はOLEDの劣化に比例して増加し、したがってOLED寄生キャパシター(Coled)に充電される電荷量も劣化に比例して増加する($Q = C_{oled} \cdot V_{anode}$)。一方、ブースティング期間(Tb)で電流積分器(CI)は、継続してユニットゲインバッファとして動作するので、ブースティング期間(Tb)においてセンシング電圧(Vsen)は、基準電圧(Vpre)に出力される。

20

【0058】

サンプリング期間(Tc)においてオンレベルを有するセンシング用ゲート信号(SCAN)の第2パルス(P2)に基づいて、第1及び第2スイッチTFT(ST1、ST2)がターンオンされ、リセットスイッチ(RST)は、ターンオフされる。このとき、センシング用ゲート信号(SCAN)の第2パルス(P2)に同期してデータライン14Aには、オフ駆動用データ電圧(Voff)が印加される。駆動TFT(DT)は、第1スイッチTFT(ST1)を介して印加されるオフ駆動用データ電圧(Voff)に基づいてターンオフされる。したがって、OLEDに印加されるピクセル電流は遮断される。サンプリング期間(Tc)においては、ピクセル電流を遮断し、OLED寄生キャパシター(Coled)に充電された電荷をセンシングする。OLED寄生キャパシター(Coled)に充電された電荷はサンプリング期間(Tc)で電流積分器(CI)の積分キャパシター(Cfb)に移動する。その結果、第2ノード(N2)の電位は、ブースティングレベルで初期化電圧(Vpre)に落ちる。サンプリング期間(Tc)でアンプ(AMP)の反転入力端子(-)に流入される電荷によって積分キャパシター(Cfb)の両端電位差は、センシング時間が経過すればするほど、すなわち、蓄積される電荷量が増加するほど大きくなる。ところが、アンプ(AMP)の特性上、反転入力端子(-)と非反転入力端子(+)は、仮想接地(Virtual Ground)を介してショートされて互いに電位差が0であるから、サンプリング期間(Tc)で反転入力端子(-)の電位は、積分キャパシター(Cfb)の電位差の増加にかかわらず、基準電圧(Vpre)で維持される。その代わりに、積分キャパシター(Cfb)の両端電位差に対応してアンプ(AMP)の出力端子の電位が低くなる。このような原理でサンプリング期間(Tc)でセンシングライン14Bを介して流入される電荷は積分キャパシター(Cfb)を介して積分値であるセンシング電圧(Vsen)に変わり、この場合、センシング電圧(Vsen)は、基準電圧(Vpre)より低い値で出力することができる。これは電流積分器(CI)の入出力特性に起因したものである。ブーストレベルで初期化電圧(Vpre)との間の電位差が大きいほど、すなわち、OLEDの動作点電圧が高いほど基準電圧(Vpre)とセンシング

30

40

50

電圧 (V_{sen}) との間の電位差 (V_1 、 V_2) は大きくなる。図 6 において、点線は相対的に O L E D の動作点電圧が高いピクセルの動作波形であり、実線は相対的に O L E D の動作点電圧が低いピクセルの動作波形である。

【0059】

センシング電圧 (V_{sen}) は、サンプリングスイッチ (S A M) を経由して、サンプリングキャパシター (C s) に貯蔵される。ホールディングスイッチ (H O L D) がターンオンされると、サンプリングキャパシター (C s) に貯蔵されたセンシング電圧 (V_{sen}) がホールディングスイッチ (H O L D) を経由して A D C に入力される。センシング電圧 (V_{sen}) は、A D C でセンシングデータ (S D) に変換された後、補償部 2 0 10

【0060】

このようなセンシング駆動シーケンスに基づいて、各表示ラインに配置された同じ色のピクセルは、ライン順次方式でセンシングすることができる。

【0061】

図 7 は、本発明の比較例による有機発光表示装置の一センシング駆動シーケンスを説明するための図である。

【0062】

図 7 を参照すると、本発明の比較例による有機発光表示装置の一センシング駆動シーケンスは、表示ライン ($L_i \sim L_{i+4}$) の図 6 のセンシング駆動シーケンスをライン順次方式に基づいて非重疊的にシフトさせる。 20

【0063】

すなわち、図 7 の一センシング駆動シーケンスは、表示ライン L_i に配置された第 1 色ピクセルに対するセンシングを完了した後、表示ライン L_{i+1} に配置された第 1 色ピクセルに対するセンシングを開始する。続いて、表示ライン L_{i+1} に配置された第 1 色ピクセルに対するセンシングを完了した後、表示ライン L_{i+2} に配置された第 1 色ピクセルに対するセンシングを開始する。このような方式で、図 7 の一センシング駆動シーケンスは、表示パネルの最後の表示ラインに配置された第 1 色ピクセルに対するセンシングまで完了する。第 2 色乃至第 4 色ピクセルにおいても、第 1 色ピクセルと同じ方法でセンシングを行う。

【0064】

このように非重疊的であるセンシング駆動シーケンスによると、センシングにかかる時間が長い。例えば、図 7 に示すように、1 表示ラインの特定色のピクセルのセンシングに要する時間が $600 \mu s$ である場合、5 表示ライン ($L_i \sim L_{i+4}$) の特定の色ピクセルのセンシングに要する時間は $3000 \mu s$ になる。 30

【0065】

図 8 ~ 図 10 は、本発明の一実施の形態に係る有機発光表示装置のセンシング駆動シーケンスを説明するための図である。

【0066】

図 8 ~ 図 10 を参照すると、本発明の一実施の形態に係る有機発光表示装置のセンシング駆動シーケンスは、センシングに要する時間を減らすために、ブロックごとの重疊駆動方法を提案する。 40

【0067】

図 8 のように連続的にセンシング駆動される第 1 表示ブロックと第 2 表示ブロックを仮定するとき、第 1 及び第 2 表示ブロックのそれぞれは、センシング駆動シーケンスに基づいて順次センシング駆動される 5 つの表示ライン ($L_i \sim L_{i+4}$ 、 $L_{i+5} \sim L_{i+9}$) を有することができる。このとき、本発明の一ブロック別の重疊駆動方法は、第 1 及び第 2 表示ブロックのそれぞれに対し、第 1 センシング駆動される表示ライン (L_i または L_{i+5}) のブースティング期間 (T_b) 内で、第 2 乃至最後のセンシング駆動される表示ライン ($L_{i+2} \sim L_{i+4}$ 、または $L_{i+6} \sim L_{i+9}$) の初期化期間 (T_a) が順次シフトされるようにする。 50

【0068】

このようなブロック別の重畳駆動方法によると、各表示ブロックの特定の色のピクセルのセンシングに要する時間（つまり、5つの表示ラインのセンシングに要する時間）は800 μ sとして、図7の非重畳的なセンシング駆動シーケンスに比べてセンシング時間が8/30に減る。

【0069】

ただし、ブロック別の重畳駆動方法の場合、隣接したブロック間には非重畳的にセンシング駆動を行う。つまり、第1表示ブロックにおいて最後にセンシング駆動される表示ライン（ $L_i + 4$ ）のサンプリング期間（ T_b ）と、第2表示ブロックで第1センシング駆動される表示ライン（ $L_i + 5$ ）の初期化期間（ T_a ）は、非重畳するように設計される。

10

【0070】

このようにする理由は、第1及び第2表示ブロックの各々のセンシング駆動シーケンスに合わせてきた駆動用のデータ電圧（ V_{on} ）とオフ駆動用データ電圧（ V_{off} ）、及び第1ゲートパルス（ P_1 ）と第2ゲートパルス（ P_2 ）を印加しなければならないからである。

【0071】

このため、本発明のパネル駆動部（つまり、データ駆動部）は、図9A及び図10のように、第1区間（ PED_1 ）の間、第1表示ブロックに属する表示ライン（ $L_i \sim L_i + 4$ ）のピクセルにピクセル電流をセッティングするためのオン駆動用データ電圧（ V_{on} ）を順次供給し、第1区間（ PED_1 ）に続く第2区間（ PED_2 ）の間、第1表示ブロックに属する表示ライン（ $L_i \sim L_i + 4$ ）のピクセルにピクセル電流を遮断するためのオフ駆動用データ電圧（ V_{off} ）を順次供給することができる。ここで、第1区間（ PED_1 ）は、第1表示ブロックに属する表示ライン（ $L_i \sim L_i + 4$ ）の初期化期間（ T_a ）が含まれる区間である。そして、第2区間（ PED_2 ）は、第1表示ブロックに属する表示ライン（ $L_i \sim L_i + 4$ ）のサンプリング期間（ T_c ）が含まれる区間である。

20

【0072】

このとき、本発明のパネル駆動部（つまり、ゲート駆動部）は、図9A及び図10のように、第1区間（ PED_1 ）の間、第1表示ブロックに属する表示ライン（ $L_i \sim L_i + 4$ ）のピクセルにオン駆動用のデータ電圧（ V_{on} ）に同期される第1ゲートパルス（ P_1 ）を順次供給し、第2区間（ PED_2 ）の間、第1表示ブロックに属する表示ライン（ $L_i \sim L_i + 4$ ）のピクセルにオフ駆動用データ電圧（ V_{off} ）に同期される第2ゲートパルス（ P_2 ）を順次供給することができる。

30

【0073】

これにより、第1表示ブロックに属する表示ライン（ $L_i \sim L_i + 4$ ）のピクセルを対象に、第1～第5センシング電圧（ $V_i \sim V_i + 4$ ）がセンシング部から出力される。

【0074】

また、本発明のパネル駆動部（つまり、データ駆動部）は、図9B及び図10のように、第3区間（ PED_3 ）の間、第2表示ブロックに属する表示ライン（ $L_i + 5 \sim L_i + 9$ ）のピクセルにピクセル電流をセッティングするためのオン駆動用データ電圧（ V_{on} ）を順次供給し、第3区間（ PED_3 ）に続く第4区間（ PED_4 ）の間、第2表示ブロックに属する表示ライン（ $L_i + 5 \sim L_i + 9$ ）のピクセルにピクセル電流を遮断するためのオフ駆動用データ電圧（ V_{off} ）を順次供給することができる。ここで、第3区間（ PED_3 ）は、第2表示ブロックに属する表示ライン（ $L_i + 5 \sim L_i + 9$ ）の初期化期間（ T_a ）が含まれる区間である。そして、第4区間（ PED_4 ）は、第2表示ブロックに属する表示ライン（ $L_i + 5 \sim L_i + 9$ ）のサンプリング期間に（ T_c ）が含まれる区間である。

40

【0075】

このとき、本発明のパネル駆動部（つまり、ゲート駆動部）は、図9B及び図10のように、第3区間（ PED_3 ）の間、第2表示ブロックに属する表示ライン（ $L_i + 5 \sim L$

50

I + 9) のピクセルにオン駆動用データ電圧 (V_{on}) に同期される第 1 ゲートパルス (P₁) を順次供給し、第 4 区間 (P_{ED4}) の間の第 2 表示ブロックに属する表示ライン (L_{i+5} ~ L_{I+9}) のピクセルにオフ駆動用データ電圧 (V_{off}) に同期される第 2 ゲートパルス (P₂) を順次供給することができる。

【0076】

これにより、第 2 表示ブロックに属する表示ライン (L_{i+5} ~ L_{i+9}) のピクセルを対象に、第 6 ~ 第 10 センシング電圧 (V_{i+5} ~ V_{i+9}) がセンシング部から出力される。

【0077】

一方、本発明の一実施の形態に係る有機発光表示装置のセンシング駆動シーケンスによれば、図 10 において斜線で示される区間と点で表示された区間のような余剰区間が生じる。図 10 において斜線で示される区間中にはオフ駆動用データ電圧 (V_{off}) が印加されるので、斜線で表示され区間は、後続表示ブロックの初期化期間 (T_a) として活用することができない。また、図 10 において、点で表示された区間中にはオン駆動データ電圧 (V_{on}) が印加されるので、点で表示された区間は、先行表示ブロックのサンプリング期間 (T_c) として活用することができない。センシングに要する時間をさらに減らすためには、前述した余剰区間を最大限に削減する必要がある。

【0078】

図 11 及び図 12 は、本発明の他の実施の形態に係る有機発光表示装置のセンシング駆動シーケンスを説明するための図である。

【0079】

図 11 及び図 12 は、前述した余剰期間をなくす実施の形態を示す。図 11 及び図 12 を参照すると、本発明の他の実施の形態に係る有機発光表示装置のセンシング駆動シーケンスは、センシングに要する時間をさらに減らすためにライン別の重畳駆動方法を提案する。ライン別の重畳駆動方法を実現するために、本発明のタイミングコントローラは、すべての表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重畳的にシフトさせる。

【0080】

このようなライン別センシング駆動シーケンスによれば、図 11 及び図 12 に示すように後順位でセンシング駆動される表示ラインのそれぞれの初期化期間 (T_a) は、直前の先順位でセンシング駆動される表示ラインのそれぞれのブースティング期間 (T_b) 内に位置することになる。このようなライン別の重畳駆動方法によれば、図 12 に示すように、余剰の期間がなくなるため、各表示ブロックの特定の色のピクセルのセンシングに要する時間がさらに減る。

【0081】

ただし、ライン別センシング駆動シーケンスを実現するためにはオン駆動用データ電圧 (V_{on}) とオフ駆動用データ電圧 (V_{off}) の印加タイミングを適切に合わせなければならない。これに対する前提条件として表示ライン (L_i ~ L_{i+3}) のそれぞれの初期化期間 (T_a) 中にはピクセル電流のセッティングのために必ずオン駆動用データ電圧 (V_{on}) が印加されるべきであり、表示ライン (L_i ~ L_{i+3}) それぞれのブースティング期間 (T_b) 中にはピクセル電流の遮断のために、必ずオフ駆動用データ電圧 (V_{off}) が印加されなければならない。

【0082】

このため、本発明のパネル駆動部 (つまり、データ駆動部) は、図 11 のように表示ライン (L_i ~ L_{I+3}) のそれぞれの初期化期間 (T_a) の間、表示ライン (L_i ~ L_{i+3}) のピクセルにピクセル電流をセッティングするためのオン駆動用データ電圧 (V_{on}) を順次供給し、表示ライン (L_i ~ L_{i+3}) のそれぞれのサンプリング期間 (T_c) の間に表示ライン (L_i ~ L_{i+3}) のピクセルにピクセル電流を遮断するためのオフ駆動用データ電圧 (V_{off}) を順次供給する。

【0083】

10

20

30

40

50

図12のオン駆動用データ電圧(Von)とオフ駆動用データ電圧(Voff)の交互周期は、図10のそれに比べ短い。

【0084】

このとき、本発明のパネル駆動部(つまり、ゲート駆動部)は、図11のように表示ライン(Li~Li+3)のそれぞれの初期化期間(Ta)の間に表示ライン(Li~Li+3)のピクセルにオン駆動用のデータ電圧(Von)に同期される第1ゲートパルス(P1)を順次供給し、表示ライン(Li~Li+3)のそれぞれのサンプリング期間(Tc)の間、表示ライン(Li~Li+3)のピクセルにオフ駆動用データ電圧(Voff)に同期される第2ゲートパルス(P2)を順次供給する。

【0085】

これにより、表示ライン(Li~Li+3)のピクセルを対象に、第1~第4センシング電圧(Vi~Vi+3)がセンシング部から出力される。このような方式で、残りの表示ラインのピクセルもセンシングされる。

【0086】

前述したように、本発明は、少なくとも一部の表示ラインのセンシング駆動シーケンスをライン順次方式に基づいて、重畳的にシフトさせることで、センシングに要する時間を減らすことができる。これにより、本発明は、OLEDの劣化をセンシングするにあたってセンシング時間を減らしてセンシングライン視認現象のような副作用を最小化することで、表示装置の性能を向上させることができる。

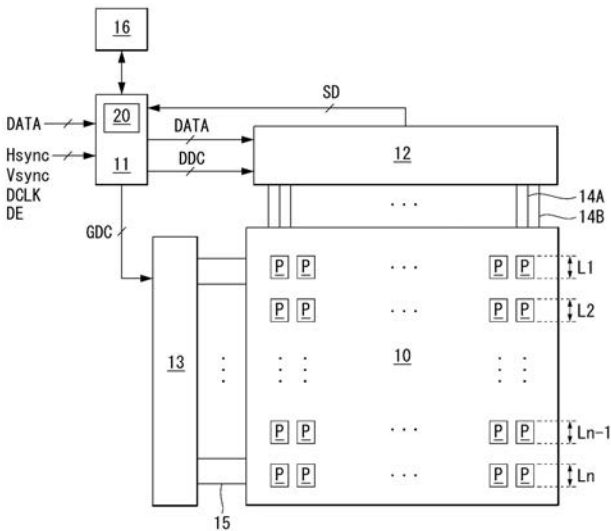
【0087】

以上で説明した内容を通じて当業者であれば、本発明の技術思想を逸脱しない範囲で様々な変更及び修正が可能であることを知ることができる。したがって、本発明の技術的範囲は、明細書の詳細な説明に記載された内容に限定されるものではなく、特許請求の範囲によって定めるべきである。

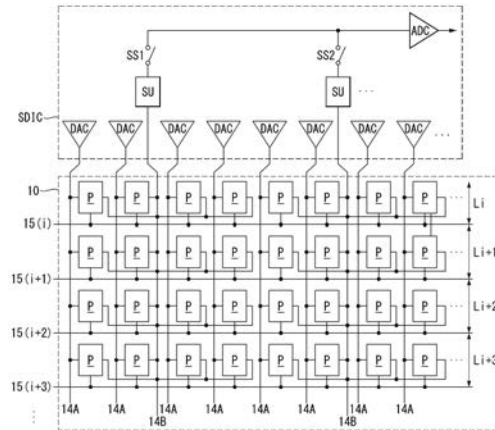
10

20

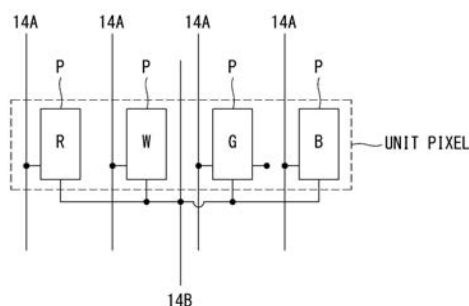
【図1】



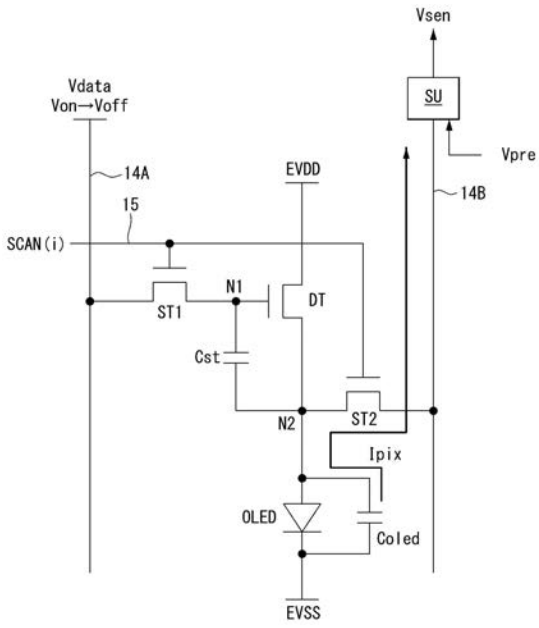
【図3】



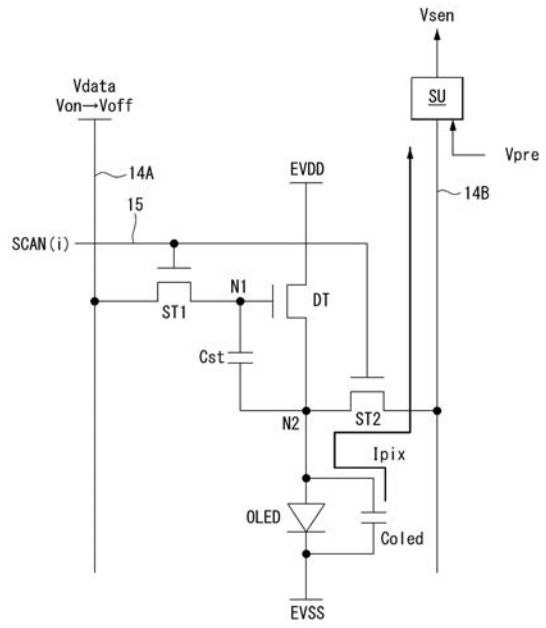
【図2】



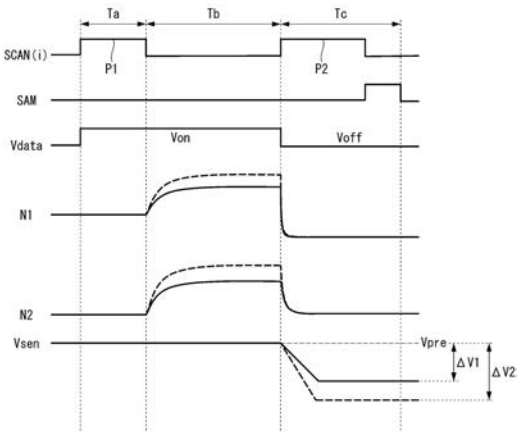
【 図 4 】



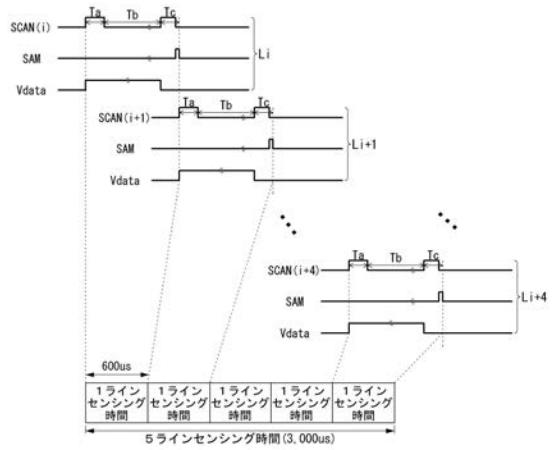
【 図 5 】



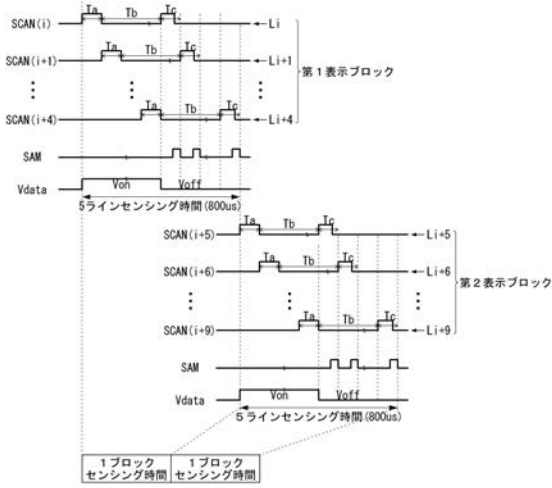
【 図 6 】



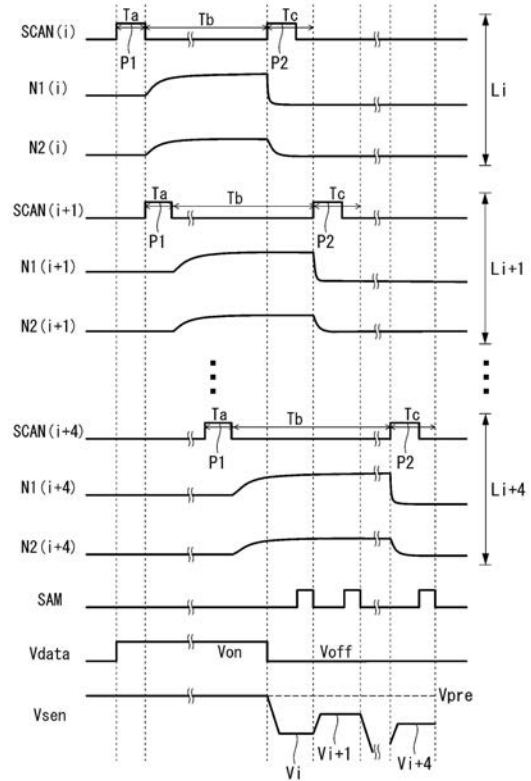
【 図 7 】



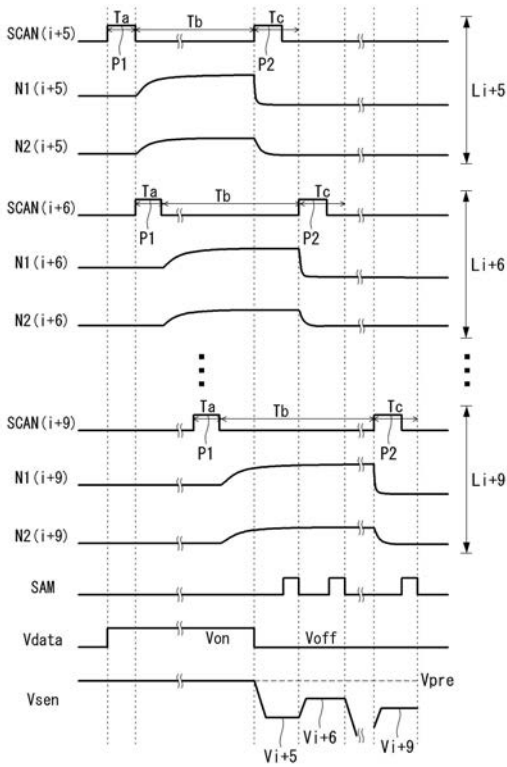
【 図 8 】



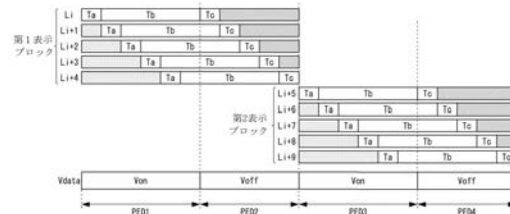
【 図 9 A 】



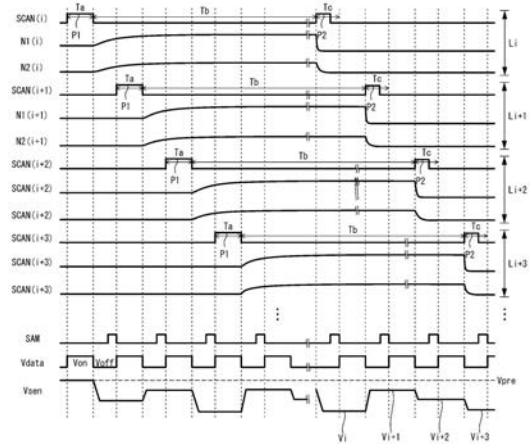
【 図 9 B 】



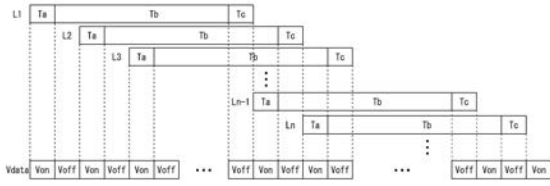
【 図 10 】



【 図 11 】



【 図 1 2 】



フロントページの続き

(51)Int.Cl.		F I		テーマコード(参考)
H 0 1 L 27/32	(2006.01)	G 0 9 G	3/20	6 2 3 C
		G 0 9 G	3/3266	
		H 0 5 B	33/14	A
		H 0 5 B	33/12	B
		H 0 1 L	27/32	

F ターム(参考) 3K107 AA01 BB01 CC21 CC33 DD39 EE03 GG56 GG57 HH02 HH05
 5C080 AA06 BB05 CC03 DD05 DD29 FF11 FF12 JJ02 JJ03 JJ04
 5C380 AA01 AB06 AB22 AB23 AB34 AB36 BB04 BD04 CA32 CA53
 CB31 CC02 CC26 CC33 CC52 CC62 CC71 CD023 CF20 CF48
 CF49 CF52 CF61 DA02 DA32 DA39 DA40 DA58 FA03 FA21
 FA22 FA26 FA28

专利名称(译)	有机发光显示装置和劣化感测方法		
公开(公告)号	JP2019028454A	公开(公告)日	2019-02-21
申请号	JP2018128664	申请日	2018-07-06
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	Eruji显示有限公司		
[标]发明人	キムドンイク ウギョンドン		
发明人	キム, ドンイク ウ,ギョンドン		
IPC分类号	G09G3/3233 G09G3/20 G09G3/3266 H01L51/50 H05B33/12 H01L27/32		
CPC分类号	G09G3/006 G09G3/3291 G09G3/3233 G09G2320/0233 G09G2320/0295 G09G2320/045 G09G3/3258 G09G3/3266 G09G2310/08 G09G2320/0257		
FI分类号	G09G3/3233 G09G3/20.670.J G09G3/20.622.D G09G3/20.623.D G09G3/20.622.C G09G3/20.623.C G09G3/3266 H05B33/14.A H05B33/12.B H01L27/32		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC21 3K107/CC33 3K107/DD39 3K107/EE03 3K107/GG56 3K107/GG57 3K107/HH02 3K107/HH05 5C080/AA06 5C080/BB05 5C080/CC03 5C080/DD05 5C080/DD29 5C080/FF11 5C080/FF12 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C380/AA01 5C380/AB06 5C380/AB22 5C380/AB23 5C380/AB34 5C380/AB36 5C380/BB04 5C380/BD04 5C380/CA32 5C380/CA53 5C380/CB31 5C380/CC02 5C380/CC26 5C380/CC33 5C380/CC52 5C380/CC62 5C380/CC71 5C380/CD023 5C380/CF20 5C380/CF48 5C380/CF49 5C380/CF52 5C380/CF61 5C380/DA02 5C380/DA32 5C380/DA39 5C380/DA40 5C380/DA58 5C380/FA03 5C380/FA21 5C380/FA22 5C380/FA26 5C380/FA28		
优先权	1020170095414 2017-07-27 KR		
其他公开文献	JP6606580B2		
外部链接	Espacenet		

摘要(译)

种类代码：A1提供有机发光显示装置和OLED显示装置的劣化感测方法。根据本发明的有机发光显示装置包括显示面板，该显示面板具有多条显示线和多个像素，每个像素包括每个显示线中的发光元件和驱动元件，用于提供与栅极信号同步的栅极信号和数据电压的面板驱动器，用于感测像素的电特性的感测单元，用于控制面板驱动单元和感测单元的操作定时的感测单元，以及时序控制器，其基于线序方法以叠加的方式移位一些显示线的感测驱动序列。点域1

