

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第6285158号
(P6285158)

(45) 発行日 平成30年2月28日 (2018. 2. 28)

(24) 登録日 平成30年2月9日 (2018. 2. 9)

(51) Int. Cl.

F I

G 0 9 G 3/3233 (2016. 01)
 G 0 9 G 3/30 (2006. 01)
 G 0 9 G 3/20 (2006. 01)
 H 0 1 L 51/50 (2006. 01)

G 0 9 G 3/3233
 G 0 9 G 3/30 J
 G 0 9 G 3/30 K
 G 0 9 G 3/20 6 4 1 D
 G 0 9 G 3/20 6 4 2 K

請求項の数 16 (全 15 頁) 最終頁に続く

(21) 出願番号 特願2013-243783 (P2013-243783)
 (22) 出願日 平成25年11月26日 (2013. 11. 26)
 (65) 公開番号 特開2015-102723 (P2015-102723A)
 (43) 公開日 平成27年6月4日 (2015. 6. 4)
 審査請求日 平成28年9月14日 (2016. 9. 14)

(73) 特許権者 502356528
 株式会社ジャパンディスプレイ
 東京都港区西新橋三丁目7番1号
 (74) 代理人 110000154
 特許業務法人はるか国際特許事務所
 (72) 発明者 植竹 猶基
 東京都港区西新橋三丁目7番1号 株式会
 社ジャパンディスプレイ内
 審査官 橋本 直明

最終頁に続く

(54) 【発明の名称】 有機EL表示装置

(57) 【特許請求の範囲】

【請求項1】

第1の画素回路を有し第1の色を表示する第1の画素と、
 前記第1の画素に隣接し、第2の画素回路を有し、前記第1の色とは異なる第2の色を
 表示する第2の画素と、を有する有機EL表示装置であって、
 前記第1の画素回路は、
 第1の発光領域を備える大発光素子と、
 前記第1の発光領域よりも小さい第2の発光領域を備える小発光素子と、
 前記小発光素子に電流を供給するか否かと、前記大発光素子に電流を供給するか否か
 と、前記第1の画素回路が表示する階調に応じて、前記小発光素子と前記大発光素子との
 一方、或いは両方に供給する前記電流の量とを制御する電流制御回路と、を有し、
 前記第2の画素回路は、第3の発光領域を備える発光素子を一つのみ有し、且つ前記発
 光素子に供給する電流の量を調整する電流調整回路を有し、
 前記第1の画素の発光領域は、前記第1の発光領域と前記第2の発光領域とからなり、
 前記第2の画素の発光領域は、前記第3の発光領域のみからなり、
 前記電流制御回路は、前記階調が閾値以下の場合に前記小発光素子へ前記電流を供給し
 、前記大発光素子へ前記電流を供給せず、前記階調が前記閾値より大きい場合には、前記
 大発光素子と前記小発光素子との両方に前記電流を供給する、
 ことを特徴とする有機EL表示装置。

【請求項2】

前記第 1 の画素回路に含まれる電流制御回路は、前記第 1 の画素回路が表示する階調が前記閾値より大きい場合に、前記大発光素子に供給する電流の量が、前記階調の増加に応じて単純単調増加するように前記大発光素子に電流を供給する、

ことを特徴とする請求項 1 に記載の有機 E L 表示装置。

【請求項 3】

前記電流制御回路は、ソースおよびドレインを含む駆動トランジスタを含み、

前記駆動トランジスタは、前記第 1 の画素回路が表示する階調に応じて前記小発光素子および前記大発光素子のうち前記電流が供給されるものに供給する電流の量を調節する、

ことを特徴とする請求項 1 または 2 に記載の有機 E L 表示装置。

【請求項 4】

前記大発光素子の一端は、スイッチを介して前記駆動トランジスタのソースおよびドレインのうち一方に接続される、

ことを特徴とする請求項 3 に記載の有機 E L 表示装置。

【請求項 5】

前記電流制御回路は、

前記階調が閾値と等しい場合には、前記小発光素子へ第 1 の電流を供給し、

前記階調が、前記閾値より大きく且つ前記閾値の次の階調である場合は、前記小発光素子へ前記第 1 の電流よりも小さい第 2 の電流を供給することを特徴とする請求項 1 から 4 のいずれかに記載の有機 E L 表示装置。

【請求項 6】

前記電流制御回路は、

前記階調が閾値と等しい場合には、前記小発光素子へ第 1 の電流を供給し、

前記階調が、前記閾値より大きく且つ前記閾値の次の階調である場合は、前記小発光素子へ第 2 の電流を供給し、

前記第 1 の電流の電流密度は、前記第 2 の電流の電流密度よりも大きいことを特徴とする請求項 1 から 4 のいずれかに記載の有機 E L 表示装置。

【請求項 7】

複数のサブ画素を備える画素をさらに有し、

前記第 1 の画素と前記第 2 の画素は、前記複数のサブ画素に含まれる、ことを特徴とする請求項 1 から 6 のいずれかに記載の有機 E L 表示装置。

【請求項 8】

前記電流制御回路は、前記階調に応じて前記電流の量を制御する駆動トランジスタを有し、

前記駆動トランジスタのソース電極又はドレイン電極の一方に、前記大発光素子と前記小発光素子とが並列に接続されていることを特徴とする請求項 1 から 7 のいずれかに記載の有機 E L 表示装置。

【請求項 9】

前記一方と前記大発光素子との間には、スイッチが配置されていることを特徴とする請求項 8 に記載の有機 E L 表示装置。

【請求項 10】

前記スイッチはトランジスタであり、

前記トランジスタのゲート電極には、前記スイッチへ入力される信号を記憶するメモリ回路が接続されていることを特徴とする請求項 9 に記載の有機 E L 表示装置。

【請求項 11】

第 1 の画素回路を有し第 1 の色を表示する第 1 の画素と、

前記第 1 の画素に隣接し、第 2 の画素回路を有し、前記第 1 の色とは異なる第 2 の色を表示する第 2 の画素と、を有する有機 E L 表示装置であって、

前記第 1 の画素回路は、

第 1 の発光領域を備える大発光素子と、

前記第 1 の発光領域よりも小さい第 2 の発光領域を備える小発光素子と、

10

20

30

40

50

前記小発光素子に電流を供給するか否かと、前記大発光素子に電流を供給するか否かと、前記第 1 の画素回路が表示する階調に応じて、前記小発光素子と前記大発光素子との一方、或いは両方に供給する前記電流の量とを制御する電流制御回路と、を有し、

前記第 2 の画素回路は、第 3 の発光領域を備える発光素子を一つのみ有し、且つ前記発光素子に供給する電流の量を調整する電流調整回路を有し、

前記第 1 の画素の発光領域は、前記第 1 の発光領域と前記第 2 の発光領域とからなり、

前記第 2 の画素の発光領域は、前記第 3 の発光領域のみからなり、

前記電流制御回路は、前記階調が閾値以下の場合に前記小発光素子へ前記電流を供給し、前記大発光素子へ前記電流を供給せず、前記階調が前記閾値より大きいと共に、前記閾値よりも大きい第 2 の閾値より小さい場合には、前記大発光素子のみに前記電流を供給し、前記階調が前記第 2 の閾値より大きい場合には、前記大発光素子と前記小発光素子との両方に前記電流を供給する、

ことを特徴とする有機 E L 表示装置。

【請求項 1 2】

前記第 1 の画素回路に含まれる電流制御回路は、前記第 1 の画素回路が表示する階調が前記閾値より大きい場合に、前記大発光素子に供給する電流の量が、前記階調の増加に応じて単純単調増加するように前記大発光素子に電流を供給する、

ことを特徴とする請求項 1 1 に記載の有機 E L 表示装置。

【請求項 1 3】

第 1 の画素回路を有し第 1 の色を表示する第 1 の画素と、

前記第 1 の画素に隣接し、第 2 の画素回路を有し、前記第 1 の色とは異なる第 2 の色を表示する第 2 の画素と、を有する有機 E L 表示装置であって、

前記第 1 の画素回路は、

第 1 の発光領域を備える大発光素子と、

前記第 1 の発光領域よりも小さい第 2 の発光領域を備える小発光素子と、

前記小発光素子に電流を供給するか否かと、前記大発光素子に電流を供給するか否かと、前記第 1 の画素回路が表示する階調に応じて、前記小発光素子と前記大発光素子との一方、或いは両方に供給する前記電流の量とを制御する電流制御回路と、を有し、

前記第 2 の画素回路は、第 3 の発光領域を備える発光素子を一つのみ有し、且つ前記発光素子に供給する電流の量を調整する電流調整回路を有し、

前記第 1 の画素の発光領域は、前記第 1 の発光領域と前記第 2 の発光領域とからなり、

前記第 2 の画素の発光領域は、前記第 3 の発光領域のみからなり、

前記電流制御回路は、前記階調が閾値以下の場合に前記小発光素子へ前記電流を供給し、前記大発光素子へ前記電流を供給せず、前記階調が前記閾値より大きい場合には少なくとも前記大発光素子に前記電流を供給し、

前記電流制御回路は、前記階調に応じて前記電流の量を制御する駆動トランジスタを有し、

前記駆動トランジスタのソース電極又はドレイン電極の一方に、前記大発光素子と前記小発光素子とが並列に接続されている、

ことを特徴とする有機 E L 表示装置。

【請求項 1 4】

前記一方と前記大発光素子との間には、スイッチが配置されている、

ことを特徴とする請求項 1 3 に記載の有機 E L 表示装置。

【請求項 1 5】

前記スイッチはトランジスタであり、

前記トランジスタのゲート電極には、前記スイッチへ入力される信号を記憶するメモリ回路が接続されていることを特徴とする請求項 1 4 に記載の有機 E L 表示装置。

【請求項 1 6】

前記電流制御回路は、

前記階調が前記閾値より大きいと共に、前記閾値よりも大きい第 2 の閾値より小さい場

10

20

30

40

50

合には、前記大発光素子のみに前記電流を供給し、

前記階調が前記第 2 の閾値より大きい場合には、前記大発光素子と前記小発光素子との両方に前記電流を供給する、

ことを特徴とする請求項 13 から 15 のいずれかに記載の有機 E L 表示装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は有機 E L 表示装置に関する。

【背景技術】

【0002】

近年は有機 E L 表示装置の開発が盛んに行われている。また、有機 E L 表示装置の各画素に多階調を表現させる有機 E L 表示装置や、フルカラー表示を実現する有機 E L 表示装置も普及しつつある。

【0003】

特許文献 1 には、有機 E L 表示装置が表示する各画素に多階調を表現させるため、電流プログラム方式を用いて各画素に含まれる発光素子を流れる電流の大きさを制御すること、そして所定の階調レベル以下では面積階調方式の画素回路で階調を表示し、所定の階調レベルより高い階調を電流プログラム方式の画素回路で階調を表示することが開示されている。

【0004】

特許文献 2 には、電流密度の変化による色バランスの変化を防ぐために、パルス幅変調制御や面積階調制御を用いて階調を表現することが開示されている。

【先行技術文献】

【特許文献】

【0005】

【特許文献 1】特開 2005 - 148306 号公報

【特許文献 2】特開 2004 - 226673 号公報

【発明の概要】

【発明が解決しようとする課題】

【0006】

低い階調（輝度）を表現させるために発光素子を流れる電流を少なくすると、発光素子を流れる電流の密度が低下する。有機 E L（Electro-Luminescence）発光素子は、電流密度があるレベルより低下すると輝度のコントロールが難しくなる。

【0007】

本発明は上記課題を鑑みてなされたものであって、その目的は、画素が表現すべき階調が低い場合にその画素の階調に応じた輝度をより正確に表現することにある。

【課題を解決するための手段】

【0008】

本出願において開示される発明のうち、代表的なものの概要を簡単に説明すれば、以下の通りである。

【0009】

（１）第 1 の色を表示するための第 1 の画素回路であって、大発光素子と、前記大発光素子より発光領域が狭い小発光素子と、前記小発光素子および前記大発光素子のそれぞれに電流を供給するか否かと、前記第 1 の画素回路が表示する階調に応じて前記小発光素子および前記大発光素子のうち前記電流が供給されるものに供給する前記電流の量を制御する電流制御回路と、を含む第 1 の画素回路を含み、前記第 1 の画素回路に含まれる電流制御回路は、前記第 1 の画素回路が表示する階調が閾値以下の場合に前記小発光素子に電流を供給し、前記第 1 の画素回路が表示する階調が前記閾値より大きい場合には少なくとも前記大発光素子に電流を供給する、ことを特徴とする有機 E L 表示装置。

【0010】

(2)(1)において、前記第1の画素回路に含まれる電流制御回路は、前記第1の画素回路が表示する階調が前記閾値より大きい場合に、前記大発光素子に供給する電流の量が、前記階調の増加に応じて単純単調増加するように前記大発光素子に電流を供給すること、を特徴とする有機EL表示装置。

【0011】

(3)(1)または(2)において、前記電流制御回路は、ソースおよびドレインを含む駆動トランジスタを含み、前記駆動トランジスタは、前記第1の画素回路が表示する階調に応じて前記小発光素子および前記大発光素子のうち前記電流が供給されるものに供給する電流の量を調節すること、を特徴とする有機EL表示装置。

【0012】

10

(4)(3)において、前記大発光素子の一端は、スイッチを介して前記駆動トランジスタのソースおよびドレインのうち一方に接続されること、を特徴とする有機EL表示装置。

【0013】

(5)(1)から(4)のいずれかにおいて、前記第1の色と異なる第2の色を表示するための第2の画素回路であって、1つの発光素子と、前記1つの発光素子に供給する電流の量を調整する電流調整回路と、を含む第2の画素回路をさらに含むこと、を特徴とする有機EL表示装置。

【発明の効果】

【0014】

20

本発明によれば、画素が表現すべき階調が低い場合にその画素の階調に応じた輝度をより正確に表現することができる。

【図面の簡単な説明】

【0015】

【図1】本発明の実施形態にかかる有機EL表示装置の構成の一例を示す回路図である。

【図2】画素の一例を示す図である。

【図3】画素回路の一例を示す回路図である。

【図4】サブ画素の断面の一例を示す図である。

【図5】小発光素子および大発光素子を流れる電流量と階調との関係を示す図である。

【図6】小発光素子および大発光素子を流れる電流の電流密度と階調との関係の一例を示す図である。

30

【図7】発光素子が出力する光の青成分の強度と、相対電流密度との関係の一例を示す図である。

【図8】白色の発光素子の発光スペクトルと相対電流密度との関係の一例を示す図である。

【図9】画素の他の一例を示す図である。

【図10】図9に示す赤および緑のサブ画素を構成する画素回路の一例を示す図である。

【図11】図9に示す赤および緑のサブ画素を構成する画素回路に含まれる発光素子を流れる電流と階調との関係の一例を示す図である。

【図12】画素の他の一例を示す図である。

40

【図13】画素の他の一例を示す図である。

【図14】画素の他の一例を示す図である。

【発明を実施するための形態】

【0016】

以下では、本発明の実施形態について図面に基づいて説明する。出現する構成要素のうち同一機能を有するものには同じ符号を付し、その説明を省略する。以下では、白色の有機EL素子とカラーフィルタとを組み合わせた有機EL表示装置について説明する。

【0017】

本発明の実施形態にかかる有機EL表示装置は、表示領域DAと額縁領域とを含むアレイ基板と、アレイ基板の額縁領域上に配置される集積回路パッケージと、額縁領域に接続

50

されるフレキシブル基板と、アレイ基板に対向し、カラーフィルタCFを含むカラーフィルタ基板とを含む。アレイ基板上の額縁領域は表示領域DAを囲んでいる。

【0018】

図1は、本発明の実施形態にかかる有機EL表示装置の構成の一例を示す回路図である。アレイ基板上の表示領域DA内には、複数の画素PXがマトリクス状に配置されている。なお、図1では1列×2行の2つの画素PXしか示されていないが、実際には1280列×720行などの多数の画素PXが配置されている。各画素PXは、赤の画素回路PCR、緑の画素回路PCG、青の画素回路PCB、を含む。赤の画素回路PCR、緑の画素回路PCG、青の画素回路PCBはそれぞれ赤のサブ画素PR、緑のサブ画素PG、青のサブ画素PBを表示するための回路であり、図1に示す例では赤の画素回路PCR、緑の画素回路PCG、青の画素回路PCBは横方向に並んでいる。

10

【0019】

画素回路PCR、PCG、PCBの列のそれぞれに対応して1本のデータ線DLと1本の制御線WLとが設けられている。データ線DLおよび制御線WLの本数はそれぞれ画素PXの列の数に画素PXあたりのサブ画素PR、PG、PBの数(図1の例では3)をかけた数になる。複数のデータ線DLは、表示領域DA内を上下方向に並んで延び、その一端はデータ線駆動回路XDVに接続されている。また複数の制御線WLも表示領域DA内を上下方向に並んで延び、一端がデータ線駆動回路XDVに接続される。

【0020】

データ線駆動回路XDVには映像データが入力され、データ線駆動回路XDVは映像データに含まれるサブ画素PR、PG、PBの階調に応じた映像信号および制御信号を生成し、それぞれデータ線DLおよび制御線WLに出力する。

20

【0021】

また画素回路PCR、PCG、PCBの行のそれぞれに対応して1本の走査線GLが設けられている。走査線GLの数は画素PXの行数である。複数の走査線GLは、表示領域DAを左右方向に並んで延び、その一端は走査線駆動回路YDVに接続される。また画素回路PCR、PCG、PCBのそれぞれには電源電圧を供給する電源線PLが接続されている。

【0022】

図2はある画素PXの一例を示す図である。図2は、有機EL表示装置の表示領域DA内の画素PXを外側からみた場合の配置を示す図である。各画素PXは、赤のサブ画素PR、緑のサブ画素PG、青のサブ画素PBを含んでおり、またサブ画素PR、PG、PBは、それぞれ大発光領域LR、LG、LBと、小発光領域SR、SG、SBとを含んでいる。カラーフィルタ基板上には、サブ画素PR、PG、PBのための赤、緑、青のカラーフィルタCFが設けられており、サブ画素PR、PG、PBの間に相当する領域には光を遮るブラックマトリクスBMが設けられている。大発光領域LR、LG、LBは小発光領域SR、SG、SBよりも広がっている。なお、説明の容易のため、大発光領域LR、LG、LBのいずれかを大発光領域LAと呼び、小発光領域SR、SG、SBのいずれかを小発光領域SAと呼ぶ。小発光領域SAの大きさは大発光領域LAの大きさの1/5から1/4が好適である。

30

40

【0023】

図3は、画素回路PCR、PCG、PCBの一例を示す回路図である。画素回路PCR、PCG、PCBのそれぞれは、大発光素子LLと、小発光素子SLと、電流制御回路CTとを含む。

【0024】

電流制御回路CTは、データ線DLおよび制御線WLから入力される映像信号や制御信号に基づいて、大発光素子LLおよび小発光素子SLのそれぞれに電流を流すか否かと、大発光素子LLおよび小発光素子SLに電流が供給される際にそれらに供給する電流の量とを制御する。電流制御回路CTは、駆動トランジスタDRと、領域選択スイッチRSと、記憶容量C1と、画素スイッチPSと、メモリ回路MEと、を含む。大発光素子LLは

50

大発光領域 L R , L G , L B の光を出力する素子であり、小発光素子 S L は、小発光領域 S R , S G , S B の光を出力する素子である。大発光素子 L L および小発光素子 S L は、いずれも白色（赤色、緑色、青色の 3 原色全て）を発光するタイプの有機 E L 素子である。

【 0 0 2 5 】

駆動トランジスタ D R は、映像信号に応じて、大発光素子 L L および小発光素子 S L のうち電流が供給されるものに供給する電流の量を調節する。駆動トランジスタ D R は p チャンネル型の薄膜トランジスタであり、ソース電極は電源線 P L に接続され、ドレイン電極は小発光素子 S L のアノードに接続される。またドレイン電極は、領域選択スイッチ R S を介して大発光素子 L L にも接続される。領域選択スイッチ R S は、大発光素子 L L に電流を流すか否かを選択するためのスイッチである。また領域選択スイッチ R S は、薄膜トランジスタであり、ゲート電極はメモリ回路 M E に接続されている。なお、駆動トランジスタ D R などの薄膜トランジスタは n チャンネル型の薄膜トランジスタであっても構わない。

【 0 0 2 6 】

ここで、駆動トランジスタ D R と小発光素子 S L とを直接繋ぐ代わりに、小発光素子 S L が領域選択スイッチ R S と異なる選択スイッチを介して駆動トランジスタ D R のドレイン電極に接続されていてもよい。この場合、その選択スイッチもメモリ回路 M E に接続される。

【 0 0 2 7 】

画素スイッチ P S は薄膜トランジスタであり、走査線 G L から走査信号が供給される水平期間にオンになり、画素スイッチ P S がオンになるとデータ線 D L から供給される映像信号などを記憶容量 C 1 などに供給する。また記憶容量 C 1 はデータ線 D L から供給される映像信号と電源線 P L の電位との電位差を記憶し、その電位差により駆動トランジスタ D R が流す電流の量を制御する。メモリ回路 M E は走査線 G L から走査信号が供給される際に制御線 W L に供給される電位を記憶し、次のフレーム（垂直走査期間経過後）にその画素回路 P C R , P C G , P C B が走査されるまでその電位に基づいて領域選択スイッチ R S のゲート電極に電位を供給し、領域選択スイッチ R S をオンまたはオフするよう制御する。なお、大発光素子 L L 用の選択スイッチがある場合には、例えば領域選択スイッチ R S に送る電位を N O T 論理回路で処理した電位を供給してもよいし、別途第 2 の制御線を設けてデータ線駆動回路 X D V から選択スイッチ制御用の信号を取得し、メモリ回路 M E が別途その信号の電位を記憶し、選択スイッチのゲート電極にその記憶された電位を供給してもよい。

【 0 0 2 8 】

図 4 は、サブ画素 P R , P G , P B のうち 1 つの断面の一例を示す図である。アレイ基板は、ガラス基板 S U B 1 と、ガラス基板 S U B 1 上に形成された電流制御回路 C T と、平坦化膜 F L と、大発光素子 L L の反射電極 L R E と、小発光素子 S L の反射電極 S R E と、バンク B N と、有機発光層 E L と、透明電極 T E とを含む。反射電極 L R E と、有機発光層 E L および透明電極 T E のうち反射電極 L R E の上方にある部分とは大発光素子 L L に相当し、反射電極 S R E と、有機発光層 E L および透明電極 T E のうち反射電極 S R E の上方にある部分とは小発光素子 S L に相当する。また、カラーフィルタ基板は、ガラス基板 S U B 2 と、カラーフィルタ C F と、ブラックマトリクス B M とを含んでいる。

【 0 0 2 9 】

図 4 や図 2 から明らかなように大発光領域 L A と小発光領域 S A との間にはブラックマトリクス B M は形成されていない。また有機発光層 E L のうち、大発光素子 L L に相当する領域と小発光素子 S L に相当する領域とが接続されている。大発光素子 L L と小発光素子 S L との間で有機発光層 E L を切断しなくても、小発光素子 S L の反射電極 S R E のみに電圧がかかれば小発光領域 S A のみが発光し、もし大発光素子 L L の反射電極 L R E のみに電圧がかかれば大発光領域 L A のみが発光する。このようにすることで各サブ画素 P R , P G , P B において発光する領域の割合を増やすことができる。

【 0 0 3 0 】

次に、小発光素子 S L および大発光素子 L L を用いて画像データが示す階調に応じた輝度をサブ画素 P R , P G , P B に表現させる方法について説明する。サブ画素 P R , P G , P B の階調は映像データとしてデータ線駆動回路 X D V に入力される。データ線駆動回路 X D V はサブ画素 P R , P G , P B ごとに、その階調に応じて小発光素子 S L のみを発光させるか、大発光素子 L L を発光させるかを判定する。データ線駆動回路 X D V は閾値 D 1 以下の階調では小発光素子 S L のみを発光させると判定し、その閾値 D 1 を超える階調では小発光素子 S L と大発光素子 L L とを発光させると判定する。なお、駆動トランジスタ D R と大発光素子 L L との間に選択スイッチがある場合には、閾値 D 1 を超える階調では大発光素子 L L のみに電流を流し、さらに別の閾値 D 2 を超える場合に大発光素子 L L と小発光素子 S L との両方に電流を流すようにしてもよい。

10

【 0 0 3 1 】

そして、データ線駆動回路 X D V はその判定結果と階調とに応じた映像信号の電位と大発光素子 L L に電流を流すか否かを制御する制御信号とを生成し、画素回路 P C R , P C G , P C B が走査線駆動回路 Y D V により走査されるタイミングでその画素回路 P C R , P C G , P C B に接続されるデータ線 D L に生成された映像信号および制御信号を供給する。画素回路 P C R , P C G , P C B に含まれる電流制御回路 C T は供給された映像信号と制御信号とを記憶し、小発光素子 S L および大発光素子 L L を流れる電流の量を制御する。より具体的には電流制御回路 C T は制御信号により、閾値 D 1 以下の階調では領域選択スイッチ R S をオフにし、閾値 D 1 を超える階調では領域選択スイッチ R S をオンにする。

20

【 0 0 3 2 】

図 5 は、小発光素子 S L および大発光素子 L L を流れる電流量と階調との関係を示す図である。図 5 に示すグラフにおいて、実線が大発光素子 L L に流れる電流量と階調との関係を示し、破線が小発光素子 S L に流れる電流量と階調との関係を示す。閾値 D 1 以下の階調では小発光素子 S L を流れる電流の量は階調の増加に応じて単純単調増加する一方、大発光素子 L L には電流が流れない。また、閾値 D 1 を超える階調では、小発光素子 S L と大発光素子 L L との両方に電流が流れ、階調が増加するにつれ、大発光素子 L L および小発光素子 S L を流れる電流の量はそれぞれ単純単調増加する。ただし、閾値 D 1 の次の階調では大発光素子 L L を流れる電流が生じるのに対応して小発光素子 S L を流れる電流の階調が閾値 D 1 の階調よりも減っている。

30

【 0 0 3 3 】

このように電流を流すことで、電流密度の低下を抑えることができる。図 6 は、小発光素子 S L および大発光素子 L L を流れる電流の電流密度と階調との関係を示す図である。仮に閾値 D 1 以下の階調で大発光素子 L L にも電流を流すようにすると、階調が最低階調から閾値 D 1 まで増加するにつれ、電流密度が 0 から α に単純単調増加するため、閾値 D 1 以下の階調では電流密度が α 以下となる。一方、閾値 D 1 以下の階調で小発光素子 S L のみに電流を流し、大発光素子 L L に電流を流さないようにすると、小発光素子 S L を流れる電流の電流密度は大発光素子 L L に電流を流す場合に比べ、およそ $(\text{小発光素子 S L の面積} + \text{大発光素子 L L の面積}) / \text{小発光素子 S L の面積}$ 倍になるため、閾値 D 1 以下における電流密度の低下を抑えられる。それにより、電流密度が α 以下になる階調 D 3 は、D 1 より低くなる。

40

【 0 0 3 4 】

図 7 は、有機 E L 素子が出力する光の青成分の強度と、相対電流密度との関係を示す図である。図 7 は相対電流密度は最大の階調における 1 0 0 とした比を示し、相対発光強度は光の赤成分の発光強度を 1 とした際の比を示す。相対電流密度がある大きさを超える範囲 T B は、相対電流密度がそれより小さな範囲 T A に比べ、電流密度の変化に伴う相対発光強度の変化が小さく線形的であるため、補正などによる輝度の調整が容易である。一方、範囲 T A では電流密度の変化に伴い相対発光強度が非線形的に大きく変化する。この範囲 T A では発光強度そのものの变化も急峻となるため、補正しても輝度の調整が極めて難

50

しい。本実施形態では輝度の調整が容易な範囲TBをより低い階調でも用いることが可能になるため、より正確に階調に応じた輝度を実現することが可能になる。

【0035】

また、有機EL表示装置がより正確な色調を表現することも可能となる。図8は、白色の有機EL素子の発光スペクトルと相対電流密度との関係の一例を示す図である。図8からわかるように、相対電流密度の低下に伴う相対発光強度の減少の大きさは青、緑、赤の成分で異なっている。電流密度が低下すると特定の色成分の発光強度が他の色成分の発光強度に比べて大きく減少するため、例えば電流密度が小さくなると発光色が黄色っぽくなるなど、発光素子が出力する光の色調が変化してしまう。本実施形態では低階調においてこの電流密度の低下を抑えるため、色調の変化も抑えることが可能になる。なお、電流密度の低下に伴い相対発光強度が低下しやすい色は有機EL素子の製造方法などにより異なるため、発光素子の種類によっては、青以外の色の成分が電流密度によって変化する場合もありうる。

10

【0036】

ここで、画素PXに含まれるサブ画素PR, PG, PBの一部を大発光素子LLと小発光素子SLとを含む画素回路で実現し、残りを1つの発光素子ILを含む画素回路で実現してもよい。図9は、画素PXの他の一例を示す図である。図8の例において電流密度の低下に伴う相対発光強度の減少が少ないのが赤色と緑色のサブ画素PR, PGであるので、赤のサブ画素PRおよび緑のサブ画素PGは、1つの発光領域IR, IGのみを含んでおり、青のサブ画素PBと異なり大発光領域LBと小発光領域SBとに分割されていない。

20

【0037】

図10は、図9に示す赤及び緑のサブ画素PR, PGを構成する画素回路PCR, PCGの一例を示す図である。画素回路PCR, PCGが有する発光素子ILの数は1であり、その発光素子ILは駆動トランジスタDRに接続されている。画素回路PCR, PCGは領域選択スイッチRSやメモリ回路MEを含まず、制御線WLも必要としない。

【0038】

図11は、図9に示す赤及び緑のサブ画素PR, PGを構成する画素回路PCR, PCGに含まれる発光素子ILを流れる電流と階調との関係の一例を示す図である。発光素子ILを流れる電流の量は、階調が増加するにつれて単純単調増加している。したがって、赤と緑のサブ画素PR, PGでは例えば閾値D1より低い階調で相対発光強度が低くなる傾向は生じるものの、青のサブ画素PBに比べればその低下量は少ない。映像信号の補正などを行えばこの低下に伴う色調への影響を限定することができる。したがって、図9に示す画素PXの例では、より正確な色調の表現を可能にしつつ、図2の例と比べて制御線WLなどの配線や薄膜トランジスタの数を削減し、アレイ基板の回路構成を簡略化することが可能となる。

30

【0039】

ここまでは画素PXを3つのサブ画素PR, PG, PBで表現する例について説明したが、1つの画素PXを4つのサブ画素PR, PG, PB, PWで構成してもよい。この場合にも大発光素子LLと小発光素子SLとを用いて輝度をより正確に表現したり、より正確な色調を表現することができる。

40

【0040】

図12は、画素PXの他の一例を示す図である。画素PXは4つのサブ画素PR, PG, PB, PWからなる。図13の例では、白のサブ画素PWは白の大発光領域LWと白の小発光領域SWとを有する。また赤のサブ画素PRは赤の大発光領域LRと赤の小発光領域SRとを有し、緑のサブ画素PGは緑の大発光領域LGと緑の小発光領域SGとを有し、青のサブ画素PBは青の大発光領域LBと青の小発光領域SBとを有する。白のサブ画素PWは、図示しない白の画素回路PCWにより実現される。白の画素回路PCWの構成は画素回路PCR, PCG, PCBと同様の構成であり、データ線駆動回路XDVから供給される映像信号と制御信号とに基づいて大発光素子LLと小発光素子SLとを流れる電

50

流を制御する。

【 0 0 4 1 】

白のサブ画素 P W では、カラーフィルタ C F を介さない光が出力されるため、図 8 で説明した色調の変化が生じると、その色調の変化がそのまま有機 E L 表示装置を観る者に伝わってしまう。図 1 2 の例では、白の画素回路 P C W においても低輝度の際に小発光素子 S L のみを発光させることで、色調の変化を直接的に抑えることができる。

【 0 0 4 2 】

図 1 3 は、画素 P X の他の一例を示す図である。図 1 3 の例では、白のサブ画素 P W は白の大発光領域 L W と白の小発光領域 S W とを有し、青のサブ画素 P B は青の大発光領域 L B と青の小発光領域 S B とを有する。一方、赤のサブ画素 P R および緑のサブ画素 P G は、それぞれ 1 つの発光領域 I R , I G のみを含んでいる。図 8 の例の場合において、相対発光強度の変化の大きい青と、色調が変化しやすい白とは小発光素子 S L を設ける必要性が高いからである。こうすることで、4 つのサブ画素 P R , P G , P B , P W からなる画素 P X の輝度や色調をより正確に表現しつつ、回路の簡略化をはかることができる。

【 0 0 4 3 】

図 1 4 は、画素 P X の他の一例を示す図である。図 1 4 の例では、青のサブ画素 P B は青の大発光領域 L B と青の小発光領域 S B とを有する。一方、白のサブ画素 P W 、赤のサブ画素 P R 、緑のサブ画素 P G は、それぞれ 1 つの発光領域 I W , I R , I G のみを含んでいる。そして、データ線駆動回路 X D V は閾値 D 1 より小さい階調では白のサブ画素 P W を発光させない映像信号を画素回路 P C W に向けて出力し、代わりに赤、緑、青のサブ画素 P R , P G , P B を発光させるように映像信号を出力する。こうすれば赤、緑、青のサブ画素 P R , P G , P B に含まれる小発光素子 S L または発光素子 I L に流れる電流を増加させることができ、輝度や色調の表現を図 1 3 の例より正確に制御することが可能になる。また階調が D 1 より低い場合にはサブ画素 P W を用いるメリットである低消費電力化は得られないものの、低い階調ではもともと消費電力削減の効果は小さいため、全体として見れば十分に低消費電力化を図ることができる。

【符号の説明】

【 0 0 4 4 】

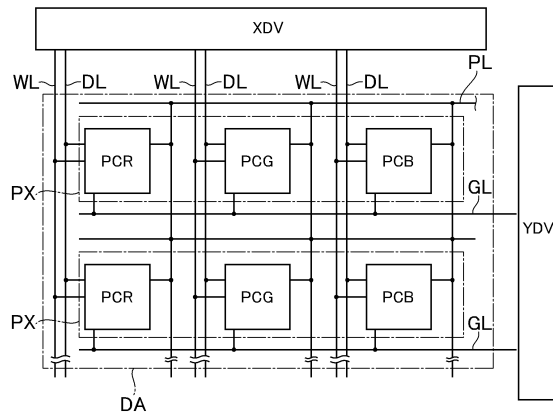
D A 表示領域、D L データ線、P L 電源線、W L 制御線、G L 走査線、P C R , P C G , P C B , P C W 画素回路、P X 画素、X D V データ線駆動回路、Y D V 走査線駆動回路、I R , I G , I W 発光領域、L R , L G , L B , L W , L A 大発光領域、S R , S G , S B , S W , S A 小発光領域、P R , P G , P B , P W サブ画素、P X 画素、C T 電流制御回路、C 1 記憶容量、M E メモリ回路、D R 駆動トランジスタ、I L 発光素子、L L 大発光素子、S L 小発光素子、P S 画素スイッチ、R S 領域選択スイッチ、B M ブラックマトリクス、B N パンク、C F カラーフィルタ、E L 有機発光層、F L 平坦化膜、S U B 1 ガラス基板、S U B 2 ガラス基板、L R E 反射電極、S R E 反射電極、T E 透明電極。

10

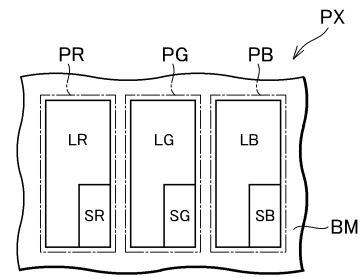
20

30

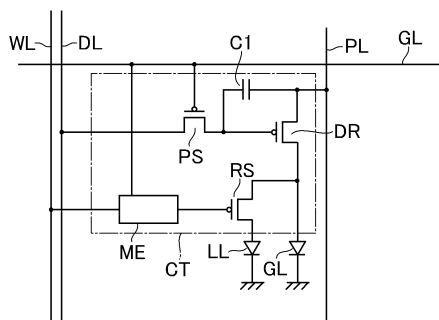
【図 1】



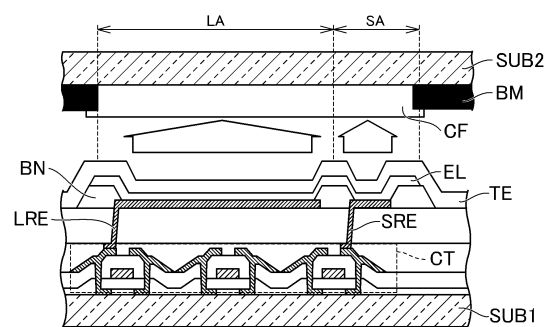
【図 2】



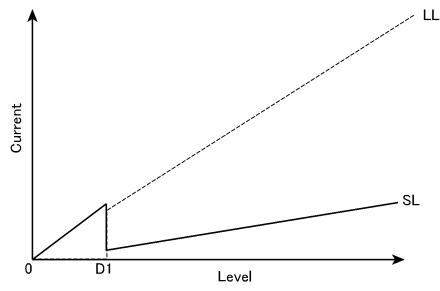
【図 3】



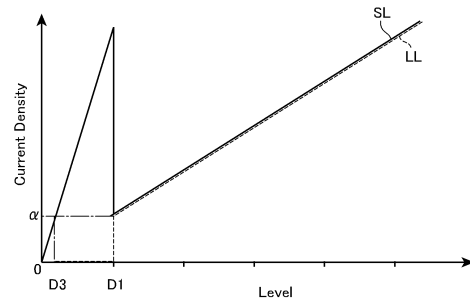
【図 4】



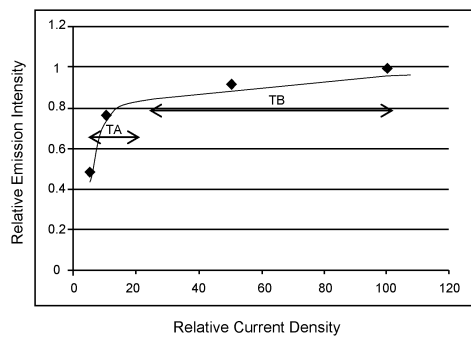
【図 5】



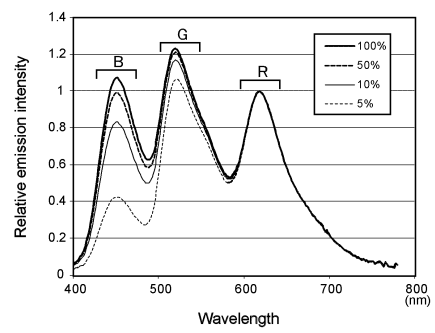
【図 6】



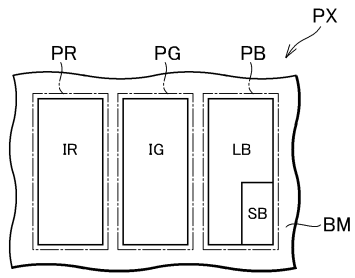
【図 7】



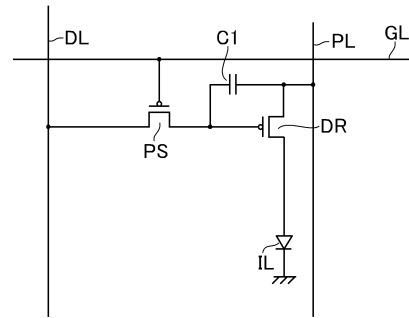
【図 8】



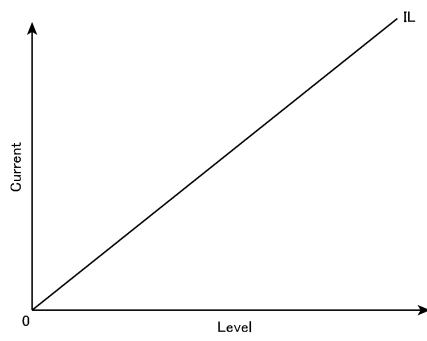
【図 9】



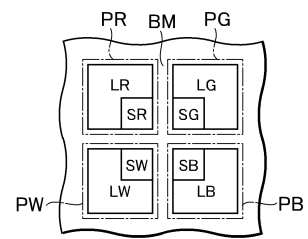
【図 10】



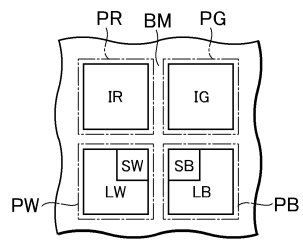
【図 11】



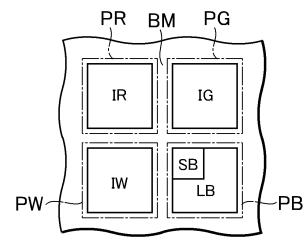
【図 12】



【図 13】



【図 14】



 フロントページの続き

(51)Int.Cl.	F I		
	G 0 9 G	3/20	6 1 2 U
	G 0 9 G	3/20	6 2 4 B
	G 0 9 G	3/20	6 4 1 G
	H 0 5 B	33/14	A

(56)参考文献 米国特許出願公開第2009/0128458 (US, A1)
 特開2007-286470 (JP, A)
 特開2007-047775 (JP, A)
 特開2012-058639 (JP, A)
 特開2008-268437 (JP, A)
 特開2012-113965 (JP, A)
 特表2007-524872 (JP, A)
 国際公開第2009/113448 (WO, A1)
 特開2008-227182 (JP, A)
 特開2009-109521 (JP, A)
 米国特許出願公開第2006/0267892 (US, A1)

(58)調査した分野(Int.Cl., DB名)

G 0 9 G	3 / 3 2 3 3
G 0 9 G	3 / 2 0
G 0 9 G	3 / 3 0
H 0 1 L	5 1 / 5 0

专利名称(译)	有机EL表示装置		
公开(公告)号	JP6285158B2	公开(公告)日	2018-02-28
申请号	JP2013243783	申请日	2013-11-26
[标]申请(专利权)人(译)	株式会社日本显示器		
申请(专利权)人(译)	有限公司日本显示器		
当前申请(专利权)人(译)	有限公司日本显示器		
[标]发明人	植竹 猶基		
发明人	植竹 猶基		
IPC分类号	G09G3/3233 G09G3/30 G09G3/20 H01L51/50		
CPC分类号	G09G3/3233 G09G3/207 G09G3/2074 G09G2300/0452 G09G2300/0842		
FI分类号	G09G3/3233 G09G3/30.J G09G3/30.K G09G3/20.641.D G09G3/20.642.K G09G3/20.612.U G09G3/20.624.B G09G3/20.641.G H05B33/14.A		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC31 3K107/EE03 3K107/EE07 3K107/HH05 5C080/AA06 5C080/BB05 5C080/CC03 5C080/DD29 5C080/EE28 5C080/FF11 5C080/JJ03 5C080/JJ05 5C080/JJ06 5C380/AA01 5C380/AB06 5C380/AB11 5C380/AB16 5C380/AB32 5C380/AB34 5C380/AB36 5C380/AB41 5C380/AB45 5C380/BA46 5C380/CC23 5C380/CC26 5C380/CC27 5C380/CC28 5C380/CC33 5C380/CC35 5C380/CC39 5C380/CC46 5C380/CC50 5C380/CC58 5C380/CC62 5C380/CC77 5C380/CD012 5C380/CD013 5C380/CF51 5C380/DA02 5C380/DA06 5C380/DA11 5C380/DA16 5C380/DA58		
审查员(译)	Naoaki 桥本		
其他公开文献	JP2015102723A5 JP2015102723A		
外部链接	Espacenet		

摘要(译)

本発明の目的は、在像素の灰度低時、更准确地表現灰度。有機EL显示装置、包括用于显示第一颜色的第一像素电路。第一像素电路基于是否向大发光元件，小发光元件，小发光元件和大发光元件中的每一个提供电流，以及由第一像素电路显示的灰度级。一种电流控制电路，用于控制提供给小电子发光元件和供给电流的大发光元件之一的电流；其中电流控制电路包括第一像素电路当要显示的灰度级等于或小于阈值时，将电流提供给小型发光元件，并且当第一像素电路显示的灰度级大于阈值时，将电流提供给至少大型发光元件。 .The

(19) 日本国特許庁 (JP)		(12) 特 許 公 報 (B2)		(11) 特許番号 特許第6285158号 (P6285158)	
(45) 発行日 平成30年2月28日 (2018. 2. 28)		(24) 登録日 平成30年2月9日 (2018. 2. 9)			
(51) Int. Cl.		F I			
G09G 3/3233 (2016. 01)		G09G 3/3233			
G09G 3/30 (2006. 01)		G09G 3/30		J	
G09G 3/20 (2006. 01)		G09G 3/30		K	
H01L 51/50 (2006. 01)		G09G 3/20		6 4 1 D	
		G09G 3/20		6 4 2 K	
		請求項の数 16 (全 15 頁) 最終頁に続く			
(21) 出願番号 特願2013-243783 (P2013-243783)		(73) 特許権者 502356528 株式会社ジャパンディスプレイ			
(22) 出願日 平成25年11月26日 (2013. 11. 26)					
(65) 公開番号 特開2015-102723 (P2015-102723A)		(74) 代理人 110000154 特許業務法人はるか国際特許事務所			
(43) 公開日 平成27年6月4日 (2015. 6. 4)		(72) 発明者 植竹 猶基 東京都港区西新橋三丁目7番1号 株式会社 ジャパンディスプレイ内			
審査請求日 平成28年9月14日 (2016. 9. 14)		審査官 橋本 直明			
		最終頁に続く			
(54) 【発明の名称】 有機EL表示装置					