

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4571375号  
(P4571375)

(45) 発行日 平成22年10月27日 (2010. 10. 27)

(24) 登録日 平成22年8月20日 (2010. 8. 20)

(51) Int. Cl.	F I				
<b>G09G 3/30 (2006.01)</b>	G09G	3/30		J	
<b>G09F 9/30 (2006.01)</b>	G09F	9/30	338		
<b>G09G 3/20 (2006.01)</b>	G09G	3/20	611H		
<b>H01L 51/50 (2006.01)</b>	G09G	3/20	624B		
	G09G	3/20	641D		

請求項の数 8 (全 11 頁) 最終頁に続く

(21) 出願番号 特願2003-40811 (P2003-40811)  
 (22) 出願日 平成15年2月19日 (2003. 2. 19)  
 (65) 公開番号 特開2004-252036 (P2004-252036A)  
 (43) 公開日 平成16年9月9日 (2004. 9. 9)  
 審査請求日 平成17年7月20日 (2005. 7. 20)  
 審判番号 不服2008-25077 (P2008-25077/J1)  
 審判請求日 平成20年10月1日 (2008. 10. 1)

(73) 特許権者 000221926  
 東北パイオニア株式会社  
 山形県天童市大字久野本字日光1105番地  
 (74) 代理人 100101878  
 弁理士 木下 茂  
 (72) 発明者 吉田 孝義  
 山形県米沢市八幡原四丁目3146番地7  
 東北パイオニア株式会社 米沢工場内

台議体  
 審判長 小松 徹三  
 審判官 後藤 亮治  
 審判官 江塚 政弘

最終頁に続く

(54) 【発明の名称】 アクティブ駆動型発光表示装置およびその駆動制御方法

(57) 【特許請求の範囲】

【請求項1】

カソード側が接地された発光素子と当該発光素子に駆動電流を与える駆動用TFTとを少なくとも備えた発光表示用画素を多数配列したアクティブ駆動型発光表示装置であって、

前記発光表示装置には、前記発光表示用画素における前記駆動用TFTのソース端子またはドレイン端子のうち前記発光素子のアノードが接続されていない端子に駆動電圧を供給する電源回路と、さらにカソード側が接地された測定用素子と当該素子に駆動電流を与える駆動用TFTとを少なくとも備えた複数の測定用画素が配列され、前記複数の測定用画素は定電流源より電源が供給され、前記定電流源と前記複数の測定用画素との間の電源供給線より、前記測定用素子と当該測定用素子に駆動電流を与える駆動用TFTとの直列回路の順方向電圧を導出して前記電源回路に供給するように構成され、

前記直列回路における前記駆動用TFTのソース端子またはドレイン端子のうち前記測定用素子のアノードが接続されていない端子は前記電源供給線に接続され、

前記電源回路は、前記順方向電圧に基づいて、前記駆動電圧を制御するように構成されていることを特徴とするアクティブ駆動型発光表示装置。

【請求項2】

前記発光表示用画素がデータ線と制御線との交点位置にマトリクス状にそれぞれ配列されると共に、前記測定用画素は1つのデータ線に沿って一列に配列され、当該測定用画素において利用される制御線が、前記発光表示用画素において利用される制御線と共用した

ことを特徴とする請求項 1 に記載のアクティブ駆動型発光表示装置。

【請求項 3】

前記定電流源の電流値が可変されるように構成したことを特徴とする請求項 1 に記載のアクティブ駆動型発光表示装置。

【請求項 4】

少なくとも前記発光表示用画素における発光素子が、有機化合物を発光層に用いた有機 EL 素子により構成されていることを特徴とする請求項 1 ないし請求項 3 のいずれかに記載のアクティブ駆動型発光表示装置。

【請求項 5】

請求項 1 ないし 4 のいずれか 1 項に記載されたアクティブ駆動型発光表示装置の駆動制御方法であって、

前記測定用画素を構成する測定用素子を駆動させるステップと、前記測定用画素へ電源を供給する定電流源と前記測定用画素との間の電源供給線より、前記測定用素子と当該素子に駆動電流を与える駆動用 T F T との直列回路の順方向電圧を得るステップと、前記順方向電圧に基づいて前記発光表示用画素に与える駆動電圧を制御するステップと、前記発光表示用画素における前記駆動用 T F T のソース端子またはドレイン端子のうち前記発光素子のアノードが接続されていない端子に駆動電圧を供給するステップとを実行することを特徴とするアクティブ駆動型発光表示装置の駆動制御方法。

【請求項 6】

前記測定用画素の動作電源として利用される前記定電流源の電流値を前記発光素子の発光輝度に応じて可変することを特徴とする請求項 5 に記載のアクティブ駆動型発光表示装置の駆動制御方法。

【請求項 7】

前記測定用画素を構成する駆動用 T F T は、線形領域で動作させることを特徴とする請求項 5 または請求項 6 に記載のアクティブ駆動型発光表示装置の駆動制御方法。

【請求項 8】

前記発光表示用画素を構成する駆動用 T F T は、所定のゲート電圧において飽和領域で動作させることを特徴とする請求項 7 に記載のアクティブ駆動型発光表示装置の駆動制御方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は、発光表示用画素に加えて測定用画素を備えたアクティブ駆動型発光表示装置に関するものであり、特に測定用画素によって発光素子の順方向電圧を取得することで、表示用画素を効率良く駆動することができるようにした発光表示装置およびその駆動制御方法に関する。

【0002】

【従来の技術】

発光素子をマトリクス状に配列して構成される表示パネルを用いたディスプレイの開発が広く進められている。このような表示パネルに用いられる発光素子として、有機材料を発光層に用いた有機 EL (エレクトロルミネッセンス) 素子が注目されている。これは EL 素子の発光層に、良好な発光特性を期待することができる有機化合物を使用することによって、実用に耐えうる高効率化および長寿命化が進んだことも背景にある。

【0003】

前記した有機 EL 素子は、電気的には図 1 のような等価回路で表すことができる。すなわち、有機 EL 素子は、寄生容量成分  $C_p$  と、この容量成分に並列に結合するダイオード成分 E とによる構成に置き換えることができ、有機 EL 素子は容量性の発光素子であると考えられている。この有機 EL 素子は、発光駆動電圧が印加されると、先ず、当該素子の電気容量に相当する電荷が電極に変位電流として流れ込み蓄積される。続いて当該素子固有の一定の電圧 (発光閾値電圧 =  $V_{th}$ ) を越えると、電極 (ダイオード成分 E のアノード側

10

20

30

40

50

)から発光層を構成する有機層に電流が流れ初め、この電流に比例した強度で発光すると考えることができる。

【0004】

図2は、このような有機EL素子の発光静特性を示したものである。これによれば、有機EL素子は図2(a)に示すように、駆動電流(I)にほぼ比例した輝度(L)で発光し、図2(b)に実線で示すように駆動電圧(V)が発光閾値電圧( $V_{th}$ )以上の場合において急激に電流(I)が流れて発光する。換言すれば、駆動電圧が発光閾値電圧( $V_{th}$ )以下の場合には、EL素子には電流は殆ど流れず発光しない。したがってEL素子の輝度特性は、図2(c)に実線で示すように前記閾値電圧( $V_{th}$ )より大なる発光可能領域においては、それに印加される電圧(V)の値が大きくなるほど、その発光輝度(L)が大きくなる特性を有している。

10

【0005】

一方、前記した有機EL素子は、長期の使用によって素子の物性が変化し、順方向電圧( $V_F$ )が大きくなることが知られている。このために、有機EL素子は図2(b)に示したように実使用時間によって、V-I特性が矢印に示した方向(破線で示した特性)に変化し、したがって、輝度特性も低下することになる。また、前記した有機EL素子は、素子の成膜時における例えば蒸着のバラツキによっても初期輝度にバラツキが発生するという問題も抱えており、これにより、入力映像信号に忠実な輝度階調を表現することが困難になる。

【0006】

さらに、有機EL素子の輝度特性は、概ね温度によって図2(c)に破線で示すように変化することも知られている。すなわちEL素子は、前記した発光閾値電圧より大なる発光可能領域においては、それに印加される電圧(V)の値が大きくなるほどその発光輝度(L)が大きくなる特性を有するが、高温になるほど発光閾値電圧が小さくなる。したがってEL素子は、高温になるほど小さい印加電圧で発光可能な状態となり、同じ発光可能な印加電圧を与えても、高温時は明るく低温時は暗いといった輝度の温度依存性を有している。

20

【0007】

一方、前記した有機EL素子は、電流・輝度特性が温度変化に対して安定しているのに対して、電圧・輝度特性が温度変化に対して不安定であること、また過電流により素子を劣化させるのを防止することなどの理由により、一般的には定電流駆動がなされる。この場合、定電流回路に供給されるたとえばDC-DCコンバータ等からもたらされる駆動電圧( $V_0$ )としては、次のような各要素を考慮して設定せざるを得ない。

30

【0008】

すなわち、前記要素としては、EL素子の順方向電圧( $V_F$ )、EL素子の前記 $V_F$ のバラツキ分( $V_B$ )、前記 $V_F$ の経時変化分( $V_L$ )、前記 $V_F$ の温度変化分( $V_T$ )、定電流回路が定電流動作をするのに必要なドロップ電圧( $V_D$ )等を挙げることができる。そして、これらの各要素が相乗的に作用した場合においても、前記定電流回路の定電流特性が十部に確保できるようにするために、駆動電圧( $V_0$ )としては、前記各要素として示した各電圧の最大値を加算した値に設定せざるを得ない。

40

【0009】

しかしながら、定電流回路に供給される駆動電圧( $V_0$ )として、前記のように各電圧の最大値を加算した電圧値が必要となるケースは、滅多に生ずるものではなく、通常状態においては定電流回路における電圧降下分として大きな電力損失を招来させている。したがって、これが発熱の要因になり有機EL素子および周辺回路部品等に対してストレスを与える結果となっている。

【0010】

そこで、EL素子の順方向電圧 $V_F$ を測定し、この $V_F$ に基づいて定電流回路に与える駆動電圧( $V_0$ )の値を制御することで、前記したような問題点を解消しようとするのが、特許文献1に開示されている。

50

【 0 0 1 1 】

【 特許文献 1 】

特開平 7 - 3 6 4 0 9 号公報 ( 段落 0 0 0 7 以降、および図 1 )

【 0 0 1 2 】

【 発明が解決しようとする課題 】

ところで、前記した特許文献 1 に開示された構成は、各陽極線と各陰極線の交点位置にそれぞれ E L 素子を配列したいわゆるパッシブマトリクス型表示装置について示されている。この様なパッシブマトリクス型表示装置によると、陽極ドライバーにおいて、それぞれの陽極線に対応して定電流回路が備えられているので、一つの陽極線における電圧値を検出することで、当該陽極線に接続された各 E L 素子における順方向電圧 V<sub>F</sub> の平均値を容易に取り出すことが可能である。

10

【 0 0 1 3 】

しかしながら、アクティブマトリクス型表示装置においては、マトリクス状に配列された E L 素子の各々に、T F T (Thin Film Transistor) からなる能動素子が加えられ、この T F T によって各 E L 素子をそれぞれ定電流駆動するように作用するために、各 E L 素子の順方向電圧 V<sub>F</sub> を検出するためには、各 E L 素子のたとえばアノード端子から V<sub>F</sub> 検出用の配線を引き出す必要が生ずる。

【 0 0 1 4 】

この時、たとえば 1 つの E L 素子のみの順方向電圧 V<sub>F</sub> を利用して、各画素に与える駆動電圧を制御する構成とした場合、順方向電圧 V<sub>F</sub> を測定する当該 E L 素子に不具合が発生した場合には、表示パネルとモジュールを含む全体が実質的に不良となる。そこで、複数の E L 素子から前記したような V<sub>F</sub> 検出用の配線をそれぞれ引き出して各素子の順方向電圧 V<sub>F</sub> の平均値を測定するように構成することも考えられるが、これによると引出し配線数が増大するなどの物理的な問題点が発生して実現性が難しい。

20

【 0 0 1 5 】

この発明は、前記したアクティブマトリクス型駆動回路における問題点に着目してなされたものであり、複数の E L 素子による順方向電圧を合理的に取り出すことを可能にし、この順方向電圧に基づいて発光表示用画素に供給する駆動電圧を制御することができるアクティブ駆動型発光表示装置およびその駆動制御方法を提供することを課題とするものである。

30

【 0 0 1 6 】

【 課題を解決するための手段 】

前記した課題を解決するためになされたこの発明にかかるアクティブ駆動型発光表示装置は、請求項 1 に記載のとおり、カソード側が接地された発光素子と当該発光素子に駆動電流を与える駆動用 T F T とを少なくとも備えた発光表示用画素を多数配列したアクティブ駆動型発光表示装置であって、前記発光表示装置には、前記発光表示用画素における前記駆動用 T F T のソース端子またはドレイン端子のうち前記発光素子のアノードが接続されていない端子に駆動電圧を供給する電源回路と、さらにカソード側が接地された測定用素子と当該素子に駆動電流を与える駆動用 T F T とを少なくとも備えた複数の測定用画素が配列され、前記複数の測定用画素は定電流源より電源が供給され、前記定電流源と前記複数の測定用画素との間の電源供給線より、前記測定用素子と当該測定用素子に駆動電流を与える駆動用 T F T との直列回路の順方向電圧を導出して前記電源回路に供給するように構成され、前記直列回路における前記駆動用 T F T のソース端子またはドレイン端子のうち前記測定用素子のアノードが接続されていない端子は前記電源供給線に接続され、前記電源回路は、前記順方向電圧に基づいて、前記駆動電圧を制御するように構成されていることを特徴とする。

40

【 0 0 1 7 】

また、この発明にかかるアクティブ駆動型発光表示装置の駆動制御方法は、請求項 5 に記載のとおり、請求項 1 ないし 4 のいずれか 1 項に記載されたアクティブ駆動型発光表示装置の駆動制御方法であって、前記測定用画素を構成する測定用素子を駆動させるステッ

50

プと、前記測定用画素へ電源を供給する定電流源と前記測定用画素との間の電源供給線より、前記測定用素子と当該素子に駆動電流を与える駆動用 T F T との直列回路の順方向電圧を得るステップと、前記順方向電圧に基づいて前記発光表示用画素に与える駆動電圧を制御するステップと、前記発光表示用画素における前記駆動用 T F T のソース端子またはドレイン端子のうち前記発光素子のアノードが接続されていない端子に駆動電圧を供給するステップとを実行する点に特徴を有する。

【 0 0 1 8 】

【 発明の実施の形態 】

以下、この発明にかかるアクティブ駆動型発光表示装置およびその駆動制御方法について、図に示す実施の形態に基づいて説明する。図 3 はこの発明にかかる主に発光表示装置（発光表示パネル）の一部の構成を示したものである。この図 3 に示す実施の形態においては、発光表示用画素 1 0 a をマトリクス状に配列した発光表示領域 1 0 A と、測定用画素 1 0 b を列方向に配列した測定用画素領域 1 0 B とが、発光表示パネル 1 0 上に形成された状態を示している。

10

【 0 0 1 9 】

前記発光表示パネル 1 0 には、後で説明するデータドライバーからのデータ線  $m_1$  ,  $m_2$  ,  $m_3$  , ... が縦方向（列方向）に配列され、また、同様に後で説明する走査ドライバーからの制御線  $n_1$  ,  $n_2$  ,  $n_3$  , ... が横方向（行方向）に配列されている。さらに、表示パネル 1 0 には、前記各データ線に対応して縦方向に電源供給線  $p_1$  ,  $p_2$  ,  $p_3$  , ... が配列されている。

20

【 0 0 2 0 】

前記発光表示領域 1 0 A における発光表示用画素 1 0 a は、その代表的な一例としてコンダクタンスコントロール方式により構成されている。すなわち、発光表示領域 1 0 A の左上の画素 1 0 a を構成する各素子に符号を付けたとおり、Nチャンネルで構成された制御用 T F T (  $T r_1$  ) のゲートは、制御線  $n_1$  に接続され、そのソースはデータ線  $m_2$  に接続されている。また、制御用 T F T (  $T r_1$  ) のドレインは、Pチャンネルで構成された駆動用 T F T (  $T r_2$  ) のゲートに接続されると共に、電荷保持用のコンデンサ  $C_1$  の一方の端子に接続されている。

【 0 0 2 1 】

そして、駆動用 T F T (  $T r_2$  ) のソースは前記コンデンサ  $C_1$  の他方の端子に接続されると共に、電源供給線  $p_2$  に接続されている。また、駆動用 T F T のドレインには、発光素子としての有機 E L 素子  $E_1$  のアノード端子が接続されると共に、当該 E L 素子  $E_1$  のカソード端子は基準電位点（アース）に接続されている。斯くして前記した構成の発光表示用画素 1 0 a は、前記したとおり発光表示領域 1 0 A において、縦横方向にマトリクス状に多数配列されている。

30

【 0 0 2 2 】

一方、測定用画素領域 1 0 B における測定用画素 1 0 b も、発光表示用画素と同様に構成されており、その最上の測定用画素における各素子には、前記した発光表示用画素 1 0 a を構成する各素子と同一の符号が付けられている。そして、この測定用画素 1 0 b を構成する制御用 T F T (  $T r_1$  ) のゲートは、制御線  $n_1$  に接続され、そのソースはデータ線  $m_1$  に接続されている。また、駆動用 T F T (  $T r_2$  ) のソースは、電源供給線  $p_1$  に接続されている。さらに、前記した測定用画素 1 0 b は、測定用画素領域 1 0 B において、1 つのデータ線  $m_1$  に沿って一列に配列されている。

40

【 0 0 2 3 】

なお、前記した測定用画素 1 0 b を構成する符号  $E_1$  で示す素子は、測定用素子と称呼することにする。そして、この実施の形態においては、前記測定用素子として、発光表示用画素 1 0 a を構成する前記した有機 E L 素子  $E_1$  と同一の素子が使用されている。この様に測定用素子として有機 E L 素子を用いた場合には、これを駆動した場合、発光動作を伴うことになるので、必要に応じて測定用画素領域 1 0 B の表面に光を遮断させる遮蔽膜などを施すことが望ましい。

50

## 【 0 0 2 4 】

また、測定用素子としては必ずしも有機 E L 素子を用いる必要はなく、発光しない素子を測定用画素領域 1 0 B に作り込むなどの対応も考えられる。要するに前記した測定用素子としては、その経時変化特性、温度依存性などを含む電気的特性が有機 E L 素子の特性に近似している他の素子を使用することができる。

## 【 0 0 2 5 】

以上説明したとおり、図 3 に示す実施の形態においては、発光表示用画素 1 0 a がデータ線と制御線との交点位置にマトリクス状にそれぞれ配列されると共に、測定用画素 1 0 b は 1 つのデータ線 m1 に沿って一列に配列され、当該測定用画素 1 0 b において利用される各制御線が、前記した発光表示用画素 1 0 a において利用される制御線 n1 , n2 , n3 , ... と共用されている。したがって、測定用画素 1 0 b の制御用 T F T のゲート電圧は、発光表示用画素 1 0 a の制御用 T F T のゲート電圧と共通となり、結果として、測定用画素 1 0 b の駆動用 T F T のゲート電圧は、発光表示用画素 1 0 a の駆動用 T F T のゲート電圧と共通となる。

10

## 【 0 0 2 6 】

前記した測定用画素 1 0 b における電源供給線 p 1 には、定電流源 1 1 を介して、定電流が供給されるように構成されている。そして、定電流源 1 1 と各測定用画素 1 0 b との間において、すなわち、電源供給線 p 1 より電圧検出端子 1 2 が引き出され、当該端子 1 2 において前記した測定用素子と当該素子に駆動電流を与える駆動用 T F T との直列回路による測定用画素 1 0 b の順方向電圧 V F が取得できるように構成されている。

20

## 【 0 0 2 7 】

なお、図 3 に示す構成においては、測定用画素 1 0 b の順方向電圧 V F を取得するために電圧検出端子 1 2 を格別に備えた形態を示しているが、これは説明の便宜上であって、現実においては前記電圧検出端子 1 2 は、例えば I C 回路内の 1 つの信号ラインが、前記検出端子 1 2 の機能を持つ場合もある。

## 【 0 0 2 8 】

一方、各発光表示画素 1 0 a には、電源供給線 p2 , p3 , ... をそれぞれ介して、後述する定電圧源を構成する電源回路からの駆動電圧が供給され、この駆動電圧によって発光素子としての各 E L 素子 E1 が、選択的に点灯駆動されるようになされる。

## 【 0 0 2 9 】

図 4 は、前記した構成の発光表示パネル 1 0 を駆動制御する周辺回路を含めたブロック構成を示したものである。図 4 に示すように縦方向に配列された各データ線 m1 , m2 , m3 , ... は、データドライバー 1 3 から導出されており、また、横方向に配列された制御線 n1 , n2 , n3 , ... は、走査ドライバー 1 4 から導出されている。

30

## 【 0 0 3 0 】

前記データドライバー 1 3 および走査ドライバー 1 4 には、コントローラ I C 1 5 よりコントロールバスが接続されており、コントローラ I C に供給される画像信号に基づいて、データドライバー 1 3 および走査ドライバー 1 4 が制御され、次に説明するような作用により発光表示領域 1 0 A における各発光表示用画素 1 0 a が選択的に点灯駆動され、結果として発光表示領域 1 0 A において画像が再生される。

40

## 【 0 0 3 1 】

すなわち、発光表示用画素 1 0 a における制御用 T F T ( T r1 ) のゲートに、たとえば制御線 n1 を介して走査ドライバー 1 4 よりオン電圧が供給されると、制御用 T F T ( T r1 ) はソースに供給されるデータ線 m2 からのデータ電圧に対応した電流を、ソースからドレインに流す。したがって、制御用 T F T ( T r1 ) のゲートがオン電圧の期間に、前記コンデンサ C1 が充電され、その電圧が駆動用 T F T ( T r2 ) のゲートに供給される。それ故、駆動用 T F T ( T r2 ) は、そのゲート電圧とソース電圧に基づいた電流を E L 素子 E1 に流し、E L 素子を発光駆動させる。すなわち、駆動用 T F T ( T r2 ) は E L 素子 E1 を定電流駆動することで、E L 素子 E1 を発光駆動させる。

## 【 0 0 3 2 】

50

また、制御用 T F T ( T r1 ) のゲートがオフ電圧になると、制御用 T F T ( T r1 ) はいわゆるカットオフとなり、制御用 T F T ( T r1 ) のドレインは開放状態となるものの、駆動用 T F T ( T r2 ) はコンデンサ C1 に蓄積された電荷によりゲート電圧が保持され、次の走査まで駆動電流を維持し、E L 素子 E1 の発光も維持される。

【 0 0 3 3 】

図 4 に示す電圧検出端子 1 2 には、この電圧検出端子 1 2 にもたらされる電圧値 V F ( 測定用画素 1 0 b の順方向電圧 ) をサンプリングし、ホールドするサンプリング・ホールド回路 1 6 が接続されている。また、サンプリング・ホールド回路 1 6 の出力は、電源回路 1 7 における電圧制御部 1 8 に供給されるように構成されている。

【 0 0 3 4 】

ここで、前記電源回路 1 7 における電圧制御部 1 8 は、サンプリング・ホールド回路 1 6 によるホールド電圧を受けて、電源供給線 p2 , p3 , ... に与える定電圧の値を制御する。すなわち、これは前記した電圧検出端子 1 2 にもたらされる順方向電圧値 V F に対応して、各発光表示用画素 1 0 a に加える駆動電圧のレベルを制御するようになされる。

【 0 0 3 5 】

この場合、端子 1 2 にもたらされる順方向電圧値 V F が大きな場合においては、各発光表示用画素 1 0 a に加える駆動電圧のレベルを増大させるように制御し、逆に端子 1 2 にもたらされる順方向電圧値 V F が小さな場合においては、各発光表示用画素 1 0 a に加える駆動電圧のレベルを低下させるように制御する。

【 0 0 3 6 】

これにより、発光表示用画素 1 0 a に印加される駆動電圧値が制御され、発光表示用画素 1 0 a における駆動用 T F T ( T r2 ) は、定電流特性が確保できる程度のドロップ電圧 ( V D ) を確保した状態で、E L 素子 E1 を駆動することができる。この場合、前記した E L 素子の順方向電圧 V F の経時変化分 ( V L ) 、 V F の温度変化分 ( V T ) 等の変動要素も含めて発光表示用画素 1 0 a に印加される駆動電圧値が制御されるので、発光表示用画素 1 0 a における駆動用 T F T ( T r2 ) において発生する電力損失を効果的に抑えることができる。

【 0 0 3 7 】

なお、図 4 に示した構成における定電流源 1 1 は、1 つの測定用画素 1 0 b を所定の輝度で発光させる程度の電流を出力するように構成されていることが望ましい。これにより、発光表示用画素 1 0 a を点灯駆動させる動作に同期して、各々の測定用画素 1 0 b に対して順次定電流が印加される。すなわち、定電流源 1 1 より複数の測定用画素 1 0 b に対して同時に電流が供給されないように制御される。

【 0 0 3 8 】

そして、前記サンプリング・ホールド回路 1 6 においては、測定用画素 1 0 b に対して前記定電流が順次供給される周期よりも長い時定数を持たせることにより、アナログ的に平均化した各測定用画素 1 0 b における順方向電圧 V F を電圧検出端子 1 2 において得ることができる。これにより、発光表示用画素 1 0 a に印加される駆動電圧値の制御を、平均化した電圧 V F に基づいて実行することができ、前記 V F のバラツキによる影響を避けることができる。

【 0 0 3 9 】

また、前記発光表示用画素 1 0 a を構成する駆動用 T F T ( T r2 ) は、所定のゲート電圧において飽和領域で動作させるが、前記した測定用画素 1 0 b における駆動用 T F T ( T r2 ) は、線形領域で、スイッチ素子として動作させることが必要である。これは、測定用画素 1 0 b における駆動用 T F T のオン抵抗が大きい場合、測定用画素 1 0 b における順方向電圧 V F の検出が不正確になるのを避ける意味がある。

【 0 0 4 0 】

なお、図 4 に示す実施の形態においては、前記したコントローラ I C 1 5 に対して、輝度制御信号が供給されるように構成されており、この輝度制御信号を受けて各発光表示用画素 1 0 a の発光輝度を変更できるようにされている。すなわち、輝度制御信号がコントロ

10

20

30

40

50

ーラIC15に供給されることにより、コントローラIC15よりデータドライバー13に制御信号が送出され、データドライバー13は前記輝度制御信号に基づいて、各発光表示用画素10aを構成する制御用TFT(Tr1)に加えるソース電圧を制御する。

【0041】

これにより、各発光表示用画素10aにおける駆動用TFT(Tr2)のゲート電圧が制御され、発光表示用画素10aにおけるEL素子E1に供給される電流値が可変される。したがって、結果として発光表示用画素10aにおけるEL素子E1の発光輝度が制御される。この場合、測定用画素10bを構成する測定用素子に供給される駆動電流も、前記した輝度制御信号に基づいて、制御を受けることになる。

【0042】

それ故、この実施の形態によると、前記した輝度制御信号により測定用画素10bに電流を供給する定電流源11の電流値も可変されることになる。このように発光素子(EL素子E1)の発光輝度(=駆動電流)に応じて、測定用画素10bの測定用素子に流れる電流も可変されるので、発光表示用画素10aにおけるEL素子E1および測定用画素10bにおける測定用素子は、同一条件で駆動されることになる。

【0043】

したがって、発光表示用画素10aにおけるEL素子E1の順方向電圧VFを、測定用画素10bにおける測定用素子によって、より正確に把握することができる。これにより、発光表示用画素10aにおける駆動用TFT(Tr2)において発生する前記した電力損失の抑制作用を、より高い精度をもって実現させることが可能となる。

【0044】

以上説明した実施の形態においては、各測定用画素10bによって得られる順方向電圧VFをサンプリング・ホールドし、このホールド値に基づいて発光表示用画素10aに加える駆動用電圧をアナログ制御するようにしているが、たとえば、前記ホールド値をA/D変換してデジタルデータとし、これに基づいて発光表示用画素10aに加える駆動用電圧を制御することもできる。このような構成を採用した場合には、前記順方向電圧VFの平均化処理を容易にすることができ、また、測定用画素10bの一部が不良になった場合、不良になった画素からのVFの取得を停止させるなどの処理も容易に行うことができる。

【0045】

また、以上説明した実施の形態においては、発光表示用画素10aとしてコンダクタンスコントロール方式の構成を採用した場合に基づいて説明したが、この発明はこの様な特定の構成の発光表示装置に採用し得るだけでなく、例えば、電圧書き込み方式、電流書き込み方式、デジタル階調を実現させる3TFT方式の駆動方式、すなわちSES(Simultaneous-Erasing-Scan=同時消去方式)、さらにはスレッシュホールド電圧補正方式、カレントミラー方式などのアクティブ駆動型の画素構成を用いた発光表示装置にも同様に採用することができる。

【0046】

さらに、以上説明した実施の形態においては、発光表示用画素10aと測定用画素10bをそれぞれ構築する電氣的な接続構成が、互いに同一のものを使用しているが、両者の構成は互いに異なるものであってもよい。

【図面の簡単な説明】

【図1】有機EL素子の等価回路を示す図である。

【図2】有機EL素子の諸特性を示す図である。

【図3】この発明にかかる発光表示装置の一部の構成を示した結線図である。

【図4】図3に示す表示装置を駆動制御する周辺回路を含めたブロック図である。

【符号の説明】

10 発光表示パネル(発光表示装置)  
 10A 発光表示領域  
 10a 発光表示用画素  
 10B 測定用画素領域

10

20

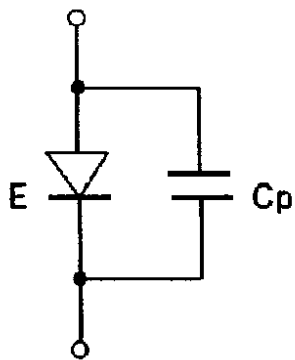
30

40

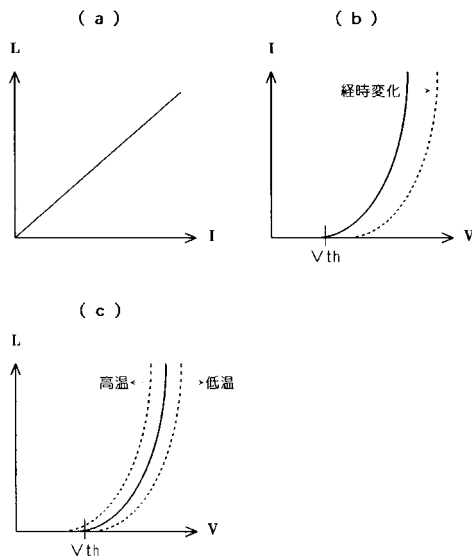
50

- 1 0 b 測定用画素
- 1 1 定電流源
- 1 2 電圧検出端子
- 1 3 データドライバー
- 1 4 走査ドライバー
- 1 5 コントローラ I C
- 1 6 サンプルング・ホールド回路
- 1 7 電源回路
- 1 8 電圧制御部
- C 1 電荷保持用コンデンサ
- E 1 発光素子 (有機 E L 素子)
- T r 1 制御用 T F T
- T r 2 駆動用 T F T
- n 1 , n 2 , ... 制御線
- m 1 , m 2 , ... データ線
- p 1 , p 2 , ... 電源供給線

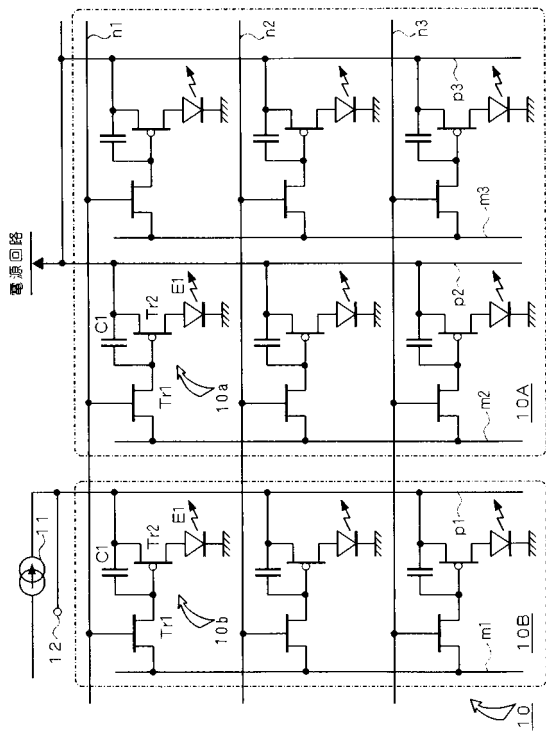
【図 1】



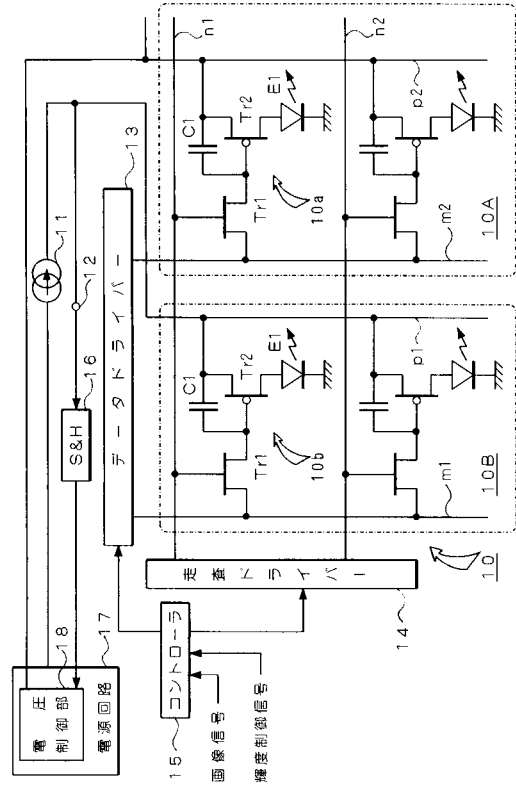
【図 2】



【図3】



【図4】



---

フロントページの続き

(51)Int.Cl.

F I

G 0 9 G	3/20	6 4 2 A
G 0 9 G	3/20	6 4 2 P
G 0 9 G	3/20	6 7 0 J
H 0 5 B	33/14	A

(56)参考文献 特開2002 - 351403 (JP, A)

特開2002 - 072964 (JP, A)

特開2004 - 170943 (JP, A)

(58)調査した分野(Int.Cl., DB名)

G09G3/30

G09G3/20

G09F9/30

H05B33/14

专利名称(译)	有源驱动型发光显示装置及其驱动控制方法		
公开(公告)号	<a href="#">JP4571375B2</a>	公开(公告)日	2010-10-27
申请号	JP2003040811	申请日	2003-02-19
[标]申请(专利权)人(译)	东北先锋股份有限公司		
申请(专利权)人(译)	日本东北先锋公司		
当前申请(专利权)人(译)	日本东北先锋公司		
[标]发明人	吉田孝義		
发明人	吉田 孝義		
IPC分类号	G09G3/30 G09F9/30 G09G3/20 H01L51/50 G09G3/32 G09G3/36 H05B33/08 H05B33/14		
CPC分类号	G09G3/3258 G09G2300/0842 G09G2320/029 G09G2320/043 G09G2320/045 G09G2330/028		
FI分类号	G09G3/30.J G09F9/30.338 G09G3/20.611.H G09G3/20.624.B G09G3/20.641.D G09G3/20.642.A G09G3/20.642.P G09G3/20.670.J H05B33/14.A G09G3/20.611.A G09G3/20.612.E G09G3/20.642.C G09G3/20.670.L G09G3/3241 G09G3/325 G09G3/3283 G09G3/3291		
F-TERM分类号	3K007/AB02 3K007/AB17 3K007/BA06 3K007/DB03 3K007/GA04 3K107/AA01 3K107/BB01 3K107/CC14 3K107/CC21 3K107/CC24 3K107/CC33 3K107/EE03 3K107/HH04 5C080/AA06 5C080/BB05 5C080/DD05 5C080/DD28 5C080/EE28 5C080/FF11 5C080/JJ02 5C080/JJ03 5C080/JJ05 5C094/AA53 5C094/BA03 5C094/BA27 5C094/CA19 5C094/DA09 5C094/DB01 5C094/EA03 5C094/EA04 5C094/ED15 5C380/AA01 5C380/AB06 5C380/AB46 5C380/BA01 5C380/BA05 5C380/BA12 5C380/BA36 5C380/BA42 5C380/BB21 5C380/BB22 5C380/BD02 5C380/BD04 5C380/BD09 5C380/CA12 5C380/CA13 5C380/CC01 5C380/CC02 5C380/CC03 5C380/CC11 5C380/CC13 5C380/CC14 5C380/CC21 5C380/CC26 5C380/CC29 5C380/CC30 5C380/CC33 5C380/CC62 5C380/CD012 5C380/CE08 5C380/CF49 5C380/DA02 5C380/DA06 5C380/DA19 5C380/DA50 5C380/FA02 5C380/FA03 5C380/FA20 5C380/FA21 5C380/GA11 5C380/GA14		
代理人(译)	木下茂		
其他公开文献	JP2004252036A		
外部链接	<a href="#">Espacenet</a>		

摘要(译)

要解决的问题：有效地驱动由TFT主动驱动的发光显示装置中的发光显示器的像素。  
 ΣSOLUTION：在发光显示面板10上，用于发光显示的许多像素10a以矩阵形式排列，并且用于测量的像素10b沿着一条数据线排成一行。通过恒流源11向用于测量的像素10b提供恒定电流，并且在电压检测端子12处获取用于测量的像素10b中的EL元件（电致发光元件）的正向电压VF。然后，基于在正向电压VF中，控制要提供给用于发光显示的像素10a的驱动电压值。因此，构成用于发光显示的像素10a的TFT（Tr2）可以在下降电压（VD）保持在可以保持恒定电流特性的程度的状态下驱动EL元件E1，并且可以有效地抑制EL元件E1。驱动TFT中产生的功率损耗。Z

【图 1】

