

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4850016号
(P4850016)

(45) 発行日 平成24年1月11日(2012.1.11)

(24) 登録日 平成23年10月28日(2011.10.28)

(51) Int.CI.

F 1

G09G 3/30 (2006.01)
H01L 51/50 (2006.01)
G09G 3/20 (2006.01)

GO9G 3/30 K
 HO5B 33/14 A
 GO9G 3/30 H
 GO9G 3/20 642 P
 GO9G 3/20 670 J

請求項の数 6 (全 20 頁) 最終頁に続く

(21) 出願番号

特願2006-270828 (P2006-270828)

(22) 出願日

平成18年10月2日 (2006.10.2)

(65) 公開番号

特開2007-156430 (P2007-156430A)

(43) 公開日

平成19年6月21日 (2007.6.21)

審査請求日

平成18年10月2日 (2006.10.2)

(31) 優先権主張番号

10-2005-0115745

(32) 優先日

平成17年11月30日 (2005.11.30)

(33) 優先権主張国

韓国 (KR)

(73) 特許権者 501426046

エルジー ディスプレイ カンパニー リ
ミテッド
大韓民国 ソウル, ョンドゥンポーク, ヨ
イドードン 20

(74) 代理人 100110423

弁理士 曾我 道治

(74) 代理人 100084010

弁理士 古川 秀利

(74) 代理人 100094695

弁理士 鈴木 憲七

(74) 代理人 100111648

弁理士 梶並 順

最終頁に続く

(54) 【発明の名称】有機発光ダイオード表示装置及びその駆動方法

(57) 【特許請求の範囲】

【請求項 1】

複数の第 1 及び第 2 のスキャンラインと複数のデータラインが形成され、前記複数の第 1 及び第 2 のスキャンラインと前記複数のデータラインとの交差部に複数のピクセルが形成され、前記複数のピクセルに接続される複数のフィードバックラインが形成される表示パネルと、

前記複数の第 1 及び第 2 のスキャンラインにそれぞれ供給される第 1 及び第 2 のスキャンパルスの供給を制御するとともに、前記複数のデータラインに供給されるデータ電圧の供給を制御するタイミングコントローラと、

前記タイミングコントローラの制御に応じて、ピクセルを選択するための前記第 1 のスキャンパルスを前記複数の第 1 のスキャンラインに順次供給する第 1 のゲート駆動部と、

前記タイミングコントローラの制御に応じて、前記複数のピクセルからの電圧フィードバックを制御するための前記第 2 のスキャンパルスを前記複数の第 2 のスキャンラインに順次供給する第 2 のゲート駆動部と、

前記タイミングコントローラの制御に応じて、前記タイミングコントローラから供給されるディジタルデータの階調レベルに比例するレベルを有する複数の基準データ電圧を発生し、前記複数のデータラインにデータ電圧を供給すると共に、前記複数のフィードバックラインを通じてフィードバックされる前記複数のピクセルからのフィードバック電圧の大きさにより前記基準データ電圧を用いてデータ電圧を補償するデータ駆動部と

を含み、

10

20

前記データ駆動部は、前記タイミングコントローラから供給されるディジタルデータの階調レベルに比例するレベルを有する基準データ電圧を発生する複数の基準データ発生部と、

前記タイミングコントローラの制御により、前記複数のデータラインのうち、自分自身に接続されたデータラインにデータ電圧を供給すると共に、前記複数のフィードバックラインのうち、自分自身に接続されたフィードバックラインを通じてフィードバックされるフィードバック電圧を基準とし、前記複数の基準データ発生部からの基準データ電圧のうち、自分自身に印加された基準データ電圧を差動増幅してデータラインに供給する複数のデータ補償部と

を含み、

10

前記複数のピクセルのそれぞれは、

前記第1のスキャンパルスによりターンオンされデータラインに供給されるデータ電圧をスイッチングする第1のスイッチ素子と、

前記第1のスイッチ素子により供給される電圧を充電するストレージキャパシタと、

高電位電源電圧により発生される駆動電流の印加を受けて有機発光する有機発光ダイオードと、

前記第1のスイッチ素子を通じて印加される電圧あるいは前記ストレージキャパシタから供給される電圧によりターンオンされ前記有機発光ダイオードを駆動させる第2のスイッチ素子と、

前記第2のスキャンパルスによりターンオンされ前記有機発光ダイオードの駆動電圧を前記フィードバックラインでスイッチングさせる第3のスイッチ素子と

を含み、

20

前記複数のデータ補償部のそれぞれは、

前記タイミングコントローラから供給される第1及び第2の制御信号に応じて、前記自分自身に印加された基準データ電圧とデータ電圧を選択的にスイッチングさせる第1のスイッチング部と、

前記第1及び第2の制御信号に応じて自分自身に接続されたピクセルからのフィードバック電圧と出力側からの負帰還電圧を選択的にスイッチングさせる第2のスイッチング部と、

前記第2の制御信号に応じて自分自身に接続されたフィードバックラインをリセットさせるリセット部と、

30

前記第1のスイッチング部によりスイッチングされる電圧と前記第2のスイッチング部によりスイッチングされる電圧を差動増幅させてデータラインに供給する差動増幅器とを含むことを特徴とする有機発光ダイオード表示装置。

【請求項2】

前記第3のスイッチ素子は、ゲートが第2のスキャンラインに接続され、ドレインが前記第2のスイッチ素子と有機発光ダイオードとに接続され、ソースがフィードバックラインに接続される薄膜トランジスタであることを特徴とする請求項1に記載の有機発光ダイオード表示装置。

【請求項3】

40

前記第1のスイッチング部は、PMOSトランジスタとNMOSトランジスタとの結合により形成される第1及び第2のトランスマッショングートを備え、

前記第1及び第2のトランスマッショングートの共通出力段は、前記差動増幅器の非反転入力段に接続され、前記第1のトランスマッショングートの入力段には前記複数の基準データ発生部のうち、自分自身に対応する基準データ発生部からの基準データ電圧が印加され、前記第2のトランスマッショングートの入力段にはデータ電圧が印加される

ことを特徴とする請求項1に記載の有機発光ダイオード表示装置。

【請求項4】

前記第2のスイッチング部は、PMOSトランジスタとNMOSトランジスタとの結合により形成される第3及び第4のトランスマッショングートを備え、

50

前記第3及び第4のトランスマッショングートの共通出力段は、前記差動増幅器の反転入力段に接続され、

前記第3のトランスマッショングートの入力段は、フィードバックラインに接続され、

前記第4のトランスマッショングートの入力段は、前記差動増幅器の出力側に接続される

ことを特徴とする請求項3に記載の有機発光ダイオード表示装置。

【請求項5】

前記リセット部は、ゲートに前記第2の制御信号が印加され、ドレインがフィードバックラインに接続され、ソースがアースに接続されたN M O Sトランジスタを含むことを特徴とする請求項4に記載の有機発光ダイオード表示装置。 10

【請求項6】

第1のスキャンパルスによりターンオフされデータラインに供給されるデータ電圧をスイッチングする第1のスイッチ素子と、

前記第1のスイッチ素子により供給される電圧を充電するストレージキャパシタと、

高電位電源電圧により発生される駆動電流の印加を受けて有機発光する有機発光ダイオードと、

前記第1のスイッチ素子を通じて印加される電圧あるいは前記ストレージキャパシタから供給される電圧によりターンオンされ前記有機発光ダイオードを駆動させる第2のスイッチ素子と、

第2のスキャンパルスによりターンオンされ前記有機発光ダイオードの駆動電圧をフィードバックラインでスイッチングさせる第3のスイッチ素子と 20

を含む複数のピクセルを駆動することにおいて、

第1のスキャンパルスを発生して、ピクセルが接続された第1のスキャンラインに供給する段階と、

前記第1のスキャンパルスにより選択された前記ピクセルと接続されたデータラインにデータ電圧を供給する段階と、

前記フィードバックラインをリセットする段階と、

第2のスキャンパルスを発生して、前記ピクセルと接続された第2のスキャンラインに供給する段階と、

入力されたデジタルデータの階調レベルに比例するレベルを有する基準データ電圧を発生する段階と、 30

前記第2のスキャンパルスが供給される間に前記ピクセルの電圧を前記フィードバックラインを通じてフィードバックさせる段階と、

前記フィードバックされる電圧の大きさを基準とし、前記基準データ電圧を差動増幅して前記データラインに供給することにより前記データラインに供給されるデータ電圧を補償する段階と

を含むことを特徴とする有機発光ダイオード表示装置の駆動方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、有機発光ダイオード表示装置に関し、特に、ピクセルからのフィードバック電圧の大きさにより有機発光ダイオードの駆動電圧を自動的に補償することができる有機発光ダイオード表示装置及びその駆動方法に関する。

【背景技術】

【0002】

最近、陰極線管(Cathode Ray Tube)の問題点である重さと体積とを低減させることのできる各種平板表示装置が開発されている。このような平板表示装置としては、液晶表示装置(Liquid Crystal Display)、電界放出表示装置(Field Emission Display)、プラズマ表示パネル(Plasma Display Panel)及びエレクトロルミネセンス(Electro 50

- Luminescence : EL) 表示素子等がある。

【0003】

このうち、EL表示素子は、電子と正孔との再結合により蛍光体を発光させる自発光素子として、その蛍光体に無機化合物を使用する無機ELと有機化合物を使用する有機ELに大別される。このようなEL表示素子は、低電圧駆動、自己発光、薄膜形、広視野角、速い応答速度及び高コントラスト比等の多くの利点を有しているため、次世代表示装置として注目を浴びている。

【0004】

有機EL表示素子は、通常、陰極と陽極との間に積層された電子注入層、電子輸送層、発光層、正孔輸送層、正孔注入層で構成される。このような有機EL表示素子においては¹⁰、陽極と陰極との間に所定の電圧を印加する場合、陰極から発生された電子が電子注入層及び電位輸送層を通じて発光層側に移動し、陽極から発生された正孔が正孔注入層及び正孔輸送層を通じて発光層側に移動する。これに従って、発光層においては、電子輸送層と正孔輸送層から供給された電子と正孔とが再結合することにより光を放出するようになる。

【0005】

このような有機EL表示素子を用いるアクティブマトリクスEL表示素子の駆動装置は、図1に示すように、スキャンラインSLとデータラインDLとの交差によって規定された領域にそれぞれ配列された画素28を備えるELパネル20と、ELパネル20のスキャンラインSLを駆動するスキャン駆動部22と、ELパネル20のデータラインDLを駆動するデータ駆動部24と、データ駆動部24に複数のガンマ電圧を供給するガンマ電圧生成部26と、データ駆動部24及びスキャン駆動部22を制御するためのタイミングコントローラ27、及び画素28それぞれに電源を供給するための電源部15とを備える²⁰。

【0006】

ELパネル20には、画素28がマトリクス状に配置される。そして、ELパネル20には、電源部15から供給電圧VDDの供給を受ける供給パッド10と、電源部15から基底電圧GNDの供給を受ける基底パッド12とが設けられる。供給パッド10に供給された供給電圧VDDは、それぞれの画素28に供給される。そして、基底パッド12に供給された基底電圧GNDも、それぞれの画素28に供給される。³⁰

【0007】

スキャン駆動部22は、スキャンラインSLにスキャンパルスを供給し、スキャンラインSLを順次駆動する。

【0008】

ガンマ電圧生成部26は、多様な電圧値を有するガンマ電圧をデータ駆動部24に供給する。

【0009】

データ駆動部24は、タイミングコントローラ27から入力されたデジタルデータ信号を、ガンマ電圧生成部26からのガンマ電圧を用いてアナログデータ信号に変換する。そして、データ駆動部24は、アナログデータ信号をスキャンパルスが供給される度にデータラインDLに供給する。⁴⁰

【0010】

タイミングコントローラ27は、外部システム（例えば、グラフィックカード）から供給される同期信号を用いてデータ駆動部24を制御するためのデータ制御信号及びスキャン駆動部22を制御するためのスキャン制御信号を生成する。タイミングコントローラ27から生成されたデータ制御信号は、データ駆動部24に供給されデータ駆動部24を制御する。タイミングコントローラ27から生成されたスキャン制御信号は、スキャン駆動部22に供給されスキャン駆動部22を制御する。それと共に、タイミングコントローラ27は、外部システムから供給されるデジタルデータ信号をデータ駆動部24に供給する。⁵⁰

【0011】

画素28は、スキャンラインSLにスキャンパルスが供給される際、データラインDLからのデータ信号の供給を受け、そのデータ信号に相応する光を発生する。

【0012】

このような画素28の構成について、図2を用いて詳細に説明する。

【0013】

図2に示すように、画素28は、高電位電源電圧VDDにより駆動され発光される有機発光ダイオードOLEDと、有機発光ダイオードOLEDを駆動させるためのセル駆動部28-1とを備える。ここで、有機発光ダイオードOLEDは、アノードが電源電圧VDDに接続され、カソードがセル駆動部28-1に接続される。10

【0014】

セル駆動部28-1は、スキャンラインSLに供給されるスキャンパルスによりターンオンされデータラインDLに供給されるデータ電圧をスイッチングさせるためのスイッチ用薄膜トランジスタT1と、スイッチ用薄膜トランジスタT1を通じて供給されるデータ電圧を充電させるためのキャパシタCstと、スイッチ用薄膜トランジスタT1やキャパシタCstから供給される電圧によりターンオンされ有機発光ダイオードOLEDを駆動させるための駆動用薄膜トランジスタT2とを備える。

【0015】

ここで、駆動用薄膜トランジスタT2は、スイッチ用薄膜トランジスタT1を通じて供給されるデータ電圧、あるいはキャパシタCstから供給される電圧によりターンオンされた状態で有機発光ダイオードOLEDを通じてドレインに供給される電圧及び電流をソースと接続されたアースに通電されることにより、有機発光ダイオードOLEDを駆動させる。これに従って、有機発光ダイオードOLEDの明るさ、即ち、輝度は、駆動用薄膜トランジスタT2を通じてアースに通電される電流量に比例する。20

【0016】

このように、有機発光ダイオードOLEDの輝度を調節する駆動用薄膜トランジスタT2は、非晶質シリコンからなるため、ゲートに印加される電圧により劣化され、臨界電圧が高くなることだけではなく、周りの高温環境により臨界電圧が高くなる特性を有する。このように、臨界電圧が高くなる場合、高くなった臨界電圧に比例して、駆動用薄膜トランジスタT2を通じてアースに通電される電流量が減少するため、有機発光ダイオードOLEDの輝度が低くなる問題点があった。30

【発明の開示】**【発明が解決しようとする課題】****【0017】**

本発明は、このような問題点を解決するために案出されたものであり、本発明の目的は、ピクセルからのフィードバック電圧の大きさにより有機発光ダイオードの駆動電圧を自動的に補償することのできる有機発光ダイオード表示装置及びその駆動方法を提供することにある。

【課題を解決するための手段】**【0018】**

このような目的を達成するための本発明の有機発光ダイオード表示装置は、複数の第1及び第2のスキャンラインと複数のデータラインが形成され、前記複数の第1及び第2のスキャンラインと前記複数のデータラインとの交差部に複数のピクセルが形成され、前記複数のピクセルに接続される複数のフィードバックラインが形成される表示パネルと、前記複数の第1及び第2のスキャンラインにそれぞれ供給される第1及び第2のスキャンパルスの供給を制御するとともに、前記複数のデータラインに供給されるデータ電圧の供給を制御するタイミングコントローラと、前記タイミングコントローラの制御に応じて、ピクセルを選択するための前記第1のスキャンパルスを前記複数の第1のスキャンラインに順次供給する第1のゲート駆動部と、前記タイミングコントローラの制御に応じて、前記複数のピクセルからの電圧フィードバックを制御するための前記第2のスキャンパルスを4050

前記複数の第2のスキャンラインに順次供給する第2のゲート駆動部と、前記タイミングコントローラの制御に応じて、前記タイミングコントローラから供給されるディジタルデータの階調レベルに比例するレベルを有する複数の基準データ電圧を発生し、前記複数のデータラインにデータ電圧を供給すると共に、前記複数のフィードバックラインを通じてフィードバックされる前記複数のピクセルからのフィードバック電圧の大きさにより前記基準データ電圧を用いてデータ電圧を補償するデータ駆動部とを含み、前記データ駆動部は、前記タイミングコントローラから供給されるディジタルデータの階調レベルに比例するレベルを有する基準データ電圧を発生する複数の基準データ発生部と、前記タイミングコントローラの制御により、前記複数のデータラインのうち、自分自身に接続されたデータラインにデータ電圧を供給すると共に、前記複数のフィードバックラインのうち、自分自身に接続されたフィードバックラインを通じてフィードバックされるフィードバック電圧を基準とし、前記複数の基準データ発生部からの基準データ電圧のうち、自分自身に印加された基準データ電圧を差動増幅してデータラインに供給する複数のデータ補償部とを含み、前記複数のピクセルのそれぞれは、前記第1のスキャンパルスによりターンオンされデータラインに供給されるデータ電圧をスイッチングする第1のスイッチ素子と、前記第1のスイッチ素子により供給される電圧を充電するストレージキャパシタと、高電位電源電圧により発生される駆動電流の印加を受けて有機発光する有機発光ダイオードと、前記第1のスイッチ素子を通じて印加される電圧あるいは前記ストレージキャパシタから供給される電圧によりターンオンされ前記有機発光ダイオードを駆動させる第2のスイッチ素子と、前記第2のスキャンパルスによりターンオンされ前記有機発光ダイオードの駆動電圧を前記フィードバックラインでスイッチングさせる第3のスイッチ素子とを含み、前記複数のデータ補償部のそれぞれは、前記タイミングコントローラから供給される第1及び第2の制御信号に応じて、前記自分自身に印加された基準データ電圧とデータ電圧を選択的にスイッチングさせる第1のスイッチング部と、前記第1及び第2の制御信号に応じて自分自身に接続されたピクセルからのフィードバック電圧と出力側からの負帰還電圧を選択的にスイッチングさせる第2のスイッチング部と、前記第2の制御信号に応じて自分自身に接続されたフィードバックラインをリセットさせるリセット部と、前記第1のスイッチング部によりスイッチングされる電圧と前記第2のスイッチング部によりスイッチングされる電圧を差動増幅させてデータラインに供給する差動増幅器とを含む。
10

また、本発明の有機発光ダイオード表示装置の駆動方法は、第1のスキャンパルスによりターンオフされデータラインに供給されるデータ電圧をスイッチングする第1のスイッチ素子と、前記第1のスイッチ素子により供給される電圧を充電するストレージキャパシタと、高電位電源電圧により発生される駆動電流の印加を受けて有機発光する有機発光ダイオードと、前記第1のスイッチ素子を通じて印加される電圧あるいは前記ストレージキャパシタから供給される電圧によりターンオンされ前記有機発光ダイオードを駆動させる第2のスイッチ素子と、第2のスキャンパルスによりターンオンされ前記有機発光ダイオードの駆動電圧をフィードバックラインでスイッチングさせる第3のスイッチ素子とを含む複数のピクセルを駆動することにおいて、第1のスキャンパルスを発生して、ピクセルが接続された第1のスキャンラインに供給する段階と、前記第1のスキャンパルスにより選択された前記ピクセルと接続されたデータラインにデータ電圧を供給する段階と、前記フィードバックラインをリセットする段階と、第2のスキャンパルスを発生して、前記ピクセルと接続された第2のスキャンラインに供給する段階と、入力されたディジタルデータの階調レベルに比例するレベルを有する基準データ電圧を発生する段階と、前記第2のスキャンパルスが供給される間に前記ピクセルの電圧を前記フィードバックラインを通じてフィードバックさせる段階と、前記フィードバックされる電圧の大きさを基準とし、前記基準データ電圧を差動増幅して前記データラインに供給することにより前記データラインに供給されるデータ電圧を補償する段階とを含む。
20

【発明の効果】

【0030】

本発明は、駆動用薄膜トランジスタの臨界が直流電圧により劣化するか、周りの高温環
30

50

境等により高くなつて有機発光ダイオードの駆動電圧が減少する場合に、有機発光ダイオードの駆動電圧をフィードバックさせたフィードバック電圧の大きさに応じてデータラインに供給されるデータ電圧を調節することにより、高くなつた臨界に比例して駆動用薄膜トランジスタのゲートに供給される電圧を増加させ、有機発光ダイオードの駆動電圧を自動的に補償し、これによつて、駆動用薄膜トランジスタの劣化や周りの高温環境等により有機発光ダイオードの輝度が減少することを防ぐことができる。

【発明を実施するための最良の形態】

【0031】

以下、添付の図面を参照して本発明の好ましい実施の形態を詳細に説明する。

【0032】

図3は、本発明の実施の形態に係る有機発光ダイオード表示素子の構成図である。

【0033】

図3を参照すると、本発明の有機発光ダイオード表示素子100は、m個のデータラインDL1～DLmと、n個のスキャンラインSL1-1～SL1-n及びSL2-1～SL2-nとが形成され、その交差部にマトリクスタイルに配置されるm×n個のピクセルが形成され、このピクセルに接続されるm個のフィードバックラインFL1～FLmが形成される表示パネル110と、データラインDL1～DLmにデータを供給するためのデータ駆動部120と、ピクセル選択用スキャンラインSL1-1～SL1-nに第1のスキャンパルスを順次供給するための第1のゲート駆動部130と、電圧フィードバック用スキャンラインSL2-1～SL2-nに第2のスキャンパルスを順次供給するための第2のゲート駆動部140と、データ駆動部120と第1及び第2のゲート駆動部130、140を制御するためのタイミングコントローラ150とを備える。

【0034】

表示パネル110は、ピクセル選択用スキャンラインSL1-1～SL1-nに供給される第1のスキャンパルスにより選択された後、データラインDL1～DLmに供給されるデータ電圧により駆動され有機発光する複数のピクセルにより構成され、電圧フィードバック用スキャンラインSL2-1～SL2-nに供給される第2のスキャンパルスにより選択されるピクセルの駆動電圧を複数のフィードバックラインFL1～FLmの該当するフィードバックラインを通じてデータ駆動部120にフィードバックさせる。これについての更に詳細な説明は、図4を用いて後述する。

【0035】

データ駆動部120は、タイミングコントローラ150からの制御信号DDCに応じて、ディジタルビデオデータRGBをアナログビデオデータに変換して、表示パネル110のデータラインDL1～DLmに供給し、また、表示パネル110のピクセルからのフィードバック電圧の大きさに応じて、データラインDL1～DLmに供給するデータ電圧を補償する。このようなデータ駆動部120の細部構成及び動作については、図4を用いて後述する。

【0036】

第1のゲート駆動部130は、タイミングコントローラ150から供給される制御信号GDCに応じて、ピクセル選択のための第1のスキャンパルスを生成し、生成した第1のスキャンパルスをピクセル選択用スキャンラインSL1-1～SL1-nに順次供給し、データ電圧が供給される表示パネル90のピクセルを選択する。

【0037】

第2のゲート駆動部140は、タイミングコントローラ150から供給されるフィードバック制御信号FCSに応じて、フィードバック制御のための第2のスキャンパルスを電圧フィードバック用スキャンラインSL2-1～SL2-nに順次供給し、電圧をフィードバックさせるためのピクセルを選択する。

【0038】

タイミングコントローラ150は、ディジタルビデオデータRGBの入力を受けてデータ駆動部120に供給し、メインクロックCLKにより入力される垂直同期信号Vsyn

10

20

30

40

50

c と水平同期信号 H sync を用いて制御信号 DDC、GDC を生成し、データ駆動部 120 と第 1 のゲート駆動部 130 に供給する。ここで、データ駆動部 120 の制御信号 DDC には、ソーススタートパルス (Source Start Pulse: SSP) 、ソースシフトクロック (Source Shift Clock: SSC) 及び先電圧 / データ出力制御信号 Cpp、/ Cpp 等が含まれ、第 1 のゲート駆動部 130 の制御信号 GDC には、ゲートスタートパルス (Gate Start Pulse: GSP) 、ゲートシフトクロック (Gate Shift Clock: GSC) 、ゲート出力イネーブル (Gate Output Enable: GOE) 等が含まれる。

【0039】

そして、タイミングコントローラ 150 は、データ駆動部 120 がピクセルからのフィードバック電圧によりデータ電圧を補償制御するための補償制御信号 CCS と反転補償制御信号 / CCS をデータ駆動部 120 のデータ駆動セル 120-1 ~ 120-m に供給し、また、表示パネル 110 を構成するピクセルの電圧のフィードバックを制御するためのフィードバック制御信号 FCS を第 2 のゲート駆動部 140 に供給する。10

【0040】

このような構成及び機能を有する本発明の有機発光ダイオード表示素子を構成する表示パネル 110 及びデータ駆動部 120 の詳細な回路構成について、図 4 を用いて説明する。。

【0041】

図 4 は、図 3 においてデータ駆動部 120 の細部構成図である。20

【0042】

図 4 を参照すると、データ駆動部 120 は、入力されるディジタルデータをデコーディングするためのデコーダ 121 と、デコーディングされたディジタルデータを m (m は、2 以上の自然数) 個のディジタルデータに分周するためのデータ分周部 122 と、分周された m 個のディジタルデータをラッチするためのラッチ部 123 と、ラッチされた m 個のディジタルデータを m 個のアナログデータに変換するための D/A コンバータ 124 を備える。

【0043】

そして、データ駆動部 120 は、ラッチ部 123 から出力される m 個のディジタルデータのうち、自分自身に入力されるディジタルデータの階調レベルに比例するアナログ基準データ電圧を発生するための第 1 ~ 第 m の基準データ発生部 125-1 ~ 125-m と、タイミングコントローラ 150 の制御に応じて、D/A コンバータ 124 により変換されたデータ電圧を自分自身と接続されたデータラインに供給すると共に、自分自身と接続されたフィードバックラインを通じてフィードバックされるフィードバック電圧の大きさに応じてデータラインに供給されるデータ電圧を補償するための第 1 ~ 第 m のデータ補償部 126-1 ~ 126-m を備える。30

【0044】

デコーダ 121 は、タイミングコントローラ 150 から入力されるディジタルデータをデコーディングして D/A コンバータ 124 に適合する信号体系に復調する。例えば、デコーダ 121 は、タイミングコントローラ 150 から 6 つのディジタルデータが入力されると、6 つのディジタルデータを組み合わせた 64 個のディジタルデータのうち、1 つのディジタルデータのみを選択してデータ分周部 122 に出力する。40

【0045】

データ分周部 122 は、タイミングコントローラ 150 の分周制御信号 DCS1 ~ DCSm に応じてデコーディングされたディジタルデータを m (m は、2 以上の自然数) 個のディジタルデータに分周してラッチ部 123 に出力する。

【0046】

ラッチ部 123 は、分周部 122 により分周された m 個のディジタルデータをラッチして、D/A コンバータ 124 に出力する。

【0047】

10

20

30

40

50

D / A コンバータ 124 は、ガンマ基準電圧発生部（未図示）から発生されたガンマ基準電圧を用いて、ラッチ部 123 を通じて入力される m 個のディジタルデータを m 個のアナログデータ電圧に変換して、データ電圧を第 1 ~ 第 m のデータ補償部 126 - 1 ~ 126 - m に出力する。

【0048】

第 1 ~ 第 m の基準データ発生部 125 - 1 ~ 125 - m は、ラッチ部 123 から出力される m 個のディジタルデータのうち、自分自身に入力されるディジタルデータの階調レベルに比例する基準データ電圧を発生し、第 1 ~ 第 m のデータ補償部 126 - 1 ~ 126 - m のうち、自分自身の出力段に接続されたデータ補償部に出力する。

【0049】

ここで、第 1 ~ 第 m の基準データ発生部 125 - 1 ~ 125 - m と第 1 ~ 第 m のデータ補償部 126 - 1 ~ 126 - m は 1 対 1 に対応するように接続されるため、例えば、第 1 の基準データ発生部 125 - 1 は、発生した基準データ電圧を第 1 のデータ補償部 126 - 1 に出力し、第 m の基準データ発生部 125 - m は、発生した基準データ電圧を第 m のデータ補償部 126 - m に出力する。

【0050】

一方、第 1 ~ 第 m の基準データ発生部 125 - 1 ~ 125 - m がラッチ部 123 から出力されるディジタルデータの入力を受け、基準データ電圧を発生するように構成されているが、必ずしもこれに限られるのではない。他の例として、第 1 ~ 第 m の基準データ発生部 125 - 1 ~ 125 - m は、デコーダ 121 によりデコーディングされたディジタルデータや分周部 122 により分周されたディジタルデータあるいは D / A コンバータ 124 から出力されたデータ電圧の入力を受け、基準データ電圧を発生するように構成することもできる。

【0051】

第 1 ~ 第 m のデータ補償部 126 - 1 ~ 126 - m は、D / A コンバータ 124 の出力段のうち、1 つの出力段と 1 対 1 に対応するように接続された入力段、第 1 ~ 第 m の基準データ発生部 125 - 1 ~ 125 - m のうち、自分自身に対応する基準データ発生部の出力段に接続された入力段、そしてフィードバックライン F L 1 ~ F L m のうち、自分自身に対応する 1 つのフィードバックラインに接続されたフィードバック段を有する。

【0052】

また、第 1 ~ 第 m のデータ補償部 126 - 1 ~ 126 - m は、複数のデータライン D L 1 ~ D L m のうち、自分自身に対応する 1 つのデータラインに接続された出力段を有する。このような接続構造を有する第 1 ~ 第 m のデータ補償部 126 - 1 ~ 126 - m は、タイミングコントローラ 150 の制御に応じて、D / A コンバータ 124 により変換されたデータ電圧を自分自身と接続されたデータラインに供給すると共に、自分自身と接続されたフィードバックラインを通じてフィードバックされるフィードバック電圧の大きさに応じて、第 1 ~ 第 m の基準データ発生部 125 - 1 ~ 125 - m のうち、自分自身に対応する基準データ発生部から供給された基準データを用いてデータラインに供給されるデータ電圧を補償する。

【0053】

ここで、第 1 ~ 第 m のデータ補償部 126 - 1 ~ 126 - m は、第 1 のゲート駆動部 130 からゲートラインに供給されるスキャンパルスの半周期の間に、D / A コンバータ 124 により変換されたデータ電圧をデータラインに供給した後、スキャンパルスの残りの半周期の間にデータラインに供給されるデータ電圧をフィードバック電圧に応じて補償するか、D / A コンバータ 124 から出力されたデータ電圧レベルに保持させる。

【0054】

第 1 ~ 第 m のデータ補償部 126 - 1 ~ 126 - m のそれぞれは、第 1 のスイッチング部 126 - a と、第 2 のスイッチング部 126 - b と、リセット部 126 - c と、差動増幅器 126 - d とを備える。

【0055】

10

20

30

40

50

第1のスイッチング部126-aは、タイミングコントローラ150から供給される補償制御信号CCSと反転補償制御信号/CCSに応じて、第1～第mの基準データ発生部125-1～125-mのうち、自分自身と接続された基準データ発生部からの基準データ電圧とD/Aコンバータ124からのデータ電圧とを選択的にスイッチングする。

【0056】

第2のスイッチング部126-bは、タイミングコントローラ150から供給される補償制御信号CCS及び反転補償制御信号/CCSに応じて、ピクセルのうち、自分自身に対応するピクセルからのフィードバック電圧と、出力側からの負帰還電圧とを選択的にスイッチングする。

【0057】

リセット部126-cは、タイミングコントローラ150から供給される反転補償制御信号/CCSに応じてピクセルと対応するように接続されたフィードバックラインFL1～FLmのうち、自分自身と接続されたフィードバックラインをリセットする。

【0058】

さらに、差動増幅器126-dは、第1のスイッチング部126-aによりスイッチングされる電圧と第2のスイッチング部126-bによりスイッチングされる電圧を差動増幅する。

【0059】

このような構成要素126-a、126-b、126-c、126-dの回路構成及び動作について、図5を用いて詳細に説明する。

【0060】

図5は、図3においての表示パネルと図4においての第1及び第2のスイッチング部とリセット部の回路図である。但し、表示パネル110のピクセルは、全て同一な回路構成及び動作を有し、また、第1～第mのデータ補償部126-1～126-mの構成要素126-a、126-b、126-c、126-dも、全て同一な回路構成及び動作を有するため、説明の便宜のため、図5においては、複数のピクセルのうち、スキャンラインSL1-1、SL2-1、データラインDL1及びフィードバックラインFL1に接続されたピクセルの回路構成と、このピクセルにデータ電圧を供給し、この電圧を補償する第1のデータ補償部126-1の回路構成を代表例として示した。

【0061】

図5を参照すると、表示パネル110のピクセルは、スイッチ用薄膜トランジスタSW_TFTと、ストレージキャパシタCstと、有機発光ダイオードOLEDと、駆動用薄膜トランジスタDRV_TFTと、フィードバック用薄膜トランジスタFB_TFTとを備える。

【0062】

スイッチ用薄膜トランジスタSW_TFTは、スキャンラインSL1-1に供給される第1のスキャンパルスによりターンオンされ、データラインDL1に供給されるデータ電圧をスイッチングさせる。

【0063】

ストレージキャパシタCstは、スイッチ用薄膜トランジスタSW_TFTを通じて供給されるデータ電圧を充電させる。有機発光ダイオードOLEDは、ピクセル内に電流パスが形成されると、高電位電源電圧VDDにより発生された駆動電流により駆動され有機発光する。

【0064】

駆動用薄膜トランジスタDRV_TFTは、スイッチ用薄膜トランジスタSW_TFTやストレージキャパシタCstから供給される電圧によりターンオンされ、有機発光ダイオードOLEDを駆動させる。

【0065】

さらに、フィードバック用薄膜トランジスタFB_TFTは、スキャンラインSL2-1に供給される第2のスキャンパルスによりターンオンされ、有機発光ダイオードOLED

10

20

30

40

50

Dの駆動電圧をフィードバックラインF L 1にフィードバックさせる。

【0066】

スイッチ用薄膜トランジスタS W _ T F Tは、ゲートがスキャンラインS L 1 - 1に接続され、ドレインがデータラインD L 1に接続され、ソースがストレージキャパシタC s t及び駆動用薄膜トランジスタD R V _ T F Tのゲートに接続される。このようなスイッチ用薄膜トランジスタS W _ T F Tは、第1のゲート駆動部130から出力された第1のスキャンパルスがスキャンラインS L 1 - 1を通じてゲートに供給されるとターンオンされ、この状態でデータ補償部126 - 1から供給されたデータ電圧がデータラインD L 1を通じてドレインに供給されると、このデータ電圧をソース方向にスイッチングさせ、キャパシタC s tと駆動用薄膜トランジスタD R V _ T F Tのゲートに供給する。

10

【0067】

ストレージキャパシタC s tは、一側がスイッチ用薄膜トランジスタS W _ T F Tのソース及び駆動用薄膜トランジスタD R V _ T F Tのゲートに接続され、他側がアースV S Sに接続される。このようなストレージキャパシタC s tは、スイッチ用薄膜トランジスタS W _ T F Tを通じて供給されるデータ電圧により充電された後、スイッチ用薄膜トランジスタS W _ T F Tからの電圧供給が中断されると、充電電圧を放電して駆動用薄膜トランジスタD R V _ T F Tのゲートに供給する。

【0068】

有機発光ダイオードO L E Dは、アノードが電源電圧V D Dに接続され、カソードが駆動用薄膜トランジスタD R V _ T F Tのドレインに接続される。このような接続構造を有することにより、有機発光ダイオードO L E Dはカソードに接続された駆動用薄膜トランジスタD R V _ T F Tにより電流バスが形成されると、アノードに印加される駆動電流により駆動され有機発光する。

20

【0069】

駆動用薄膜トランジスタD R V _ T F Tは、ゲートがスイッチ用薄膜トランジスタS W _ T F Tのソース及びストレージキャパシタC s tに接続され、ドレインが有機発光ダイオードO L E Dのカソードに接続され、ソースがアースV S Sに接続される。このような駆動用薄膜トランジスタD R V _ T F Tは、スイッチ用薄膜トランジスタS W _ T F Tを通じて供給されるデータ電圧あるいはストレージキャパシタC s tから供給される電圧によりターンオンされた状態で、有機発光ダイオードO L E Dを通じてドレインに供給される電圧及び電流をソースと接続されたアースに通電させることにより、有機発光ダイオードO L E Dを駆動させる。

30

【0070】

ここで、駆動用薄膜トランジスタD R V _ T F Tを通過する電流量は、駆動用薄膜トランジスタD R V _ T F Tの臨界電圧の大きさに比例して大きくなるか、あるいは小さくなることにより、有機発光ダイオードO L E Dの輝度を決定する。即ち、駆動用薄膜トランジスタD R V _ T F Tの劣化あるいは周囲の高温環境により臨界電圧が高くなる場合には、高くなった臨界電圧に比例して有機発光ダイオードO L E Dの輝度が低くなる特性を有する。

【0071】

これに従って、本発明は、駆動用薄膜トランジスタD R V _ T F Tのゲートに印加されるデータ電圧の大きさを、高くなった臨界電圧に比例して補償することにより、駆動用薄膜トランジスタD R V _ T F Tの劣化あるいは周囲の高温環境により有機発光ダイオードO L E Dの輝度が低くなることを防ぐ。

40

【0072】

フィードバック用薄膜トランジスタF B _ T F Tは、ゲートがスキャンラインS L 2 - 1に接続され、ドレインが有機発光ダイオードO L E Dのカソード及び駆動用薄膜トランジスタD R V _ T F Tのドレインに接続され、ソースがフィードバックラインF L 1に接続される。このようなフィードバック用薄膜トランジスタF B _ T F Tは、第2のゲート駆動部130から出力された第2のスキャンパルスがスキャンラインS L 2 - 1を通じて

50

ゲートに供給されるとターンオンされ、この状態で有機発光ダイオードO L E Dのカソード及び駆動用薄膜トランジスタD R V _ T F Tのドレインに共通にかかった電圧を第1のデータ駆動部126-1に接続されたフィードバックラインF L 1にフィードバックさせる。

【0073】

一方、本発明においては、スイッチ用薄膜トランジスタS W _ T F T、駆動用薄膜トランジスタD R V _ T F T及びフィードバック用薄膜トランジスタF B _ T F TをNタイプのM O S - F E Tを用いて実現しているが、これに限らず、PタイプのM O S - F E Tを用いることもできる。

【0074】

第1のスイッチング部126-aは、PMOSトランジスタとNMOSトランジスタとの結合により形成される第1及び第2のトランスマッショングートT R G 1、T R G 2を備え、第1及び第2のトランスマッショングートT R G 1、T R G 2の共通出力段は差動増幅器126-dの非反転入力段(+)に接続され、更に、第1のトランスマッショングートT R G 1の入力段には、第1の基準データ発生部125-1からの基準データ電圧が印加され、第2のトランスマッショングートT R G 2の入力段には、D / Aコンバータ124からのデータ電圧が印加される。

【0075】

このような構成を有する第1のスイッチング部126-aの場合、タイミングコントローラ150からハイレベルの補償制御信号C C Sとローレベルの反転補償制御信号/ C C Sとが供給されると、ハイレベルの補償制御信号C C Sにより第1のトランスマッショングートT R G 1のNMOSトランジスタがターンオンされると同時に、第2のトランスマッショングートT R G 2のPMOSトランジスタがターンオフされる。

【0076】

また、ローレベルの反転補償制御信号/ C C Sにより第1のトランスマッショングートT R G 1のPMOSトランジスタがターンオンされると同時に、第2のトランスマッショングートT R G 2のNMOSトランジスタがターンオフされることにより、第1のトランスマッショングートT R G 1がターンオンされ、第2のトランスマッショングートT R G 2がターンオフされる。

【0077】

これに従って、第1のトランスマッショングートT R G 1に印加される第1の基準データ発生部125-1からの基準データ電圧がスイッチングされ、差動増幅器126-dの非反転入力段(+)に供給されると同時に、第2のトランスマッショングートT R G 2に印加されるD / Aコンバータ124からのデータ電圧が遮られる。

【0078】

反面、タイミングコントローラ150からローレベルの補償制御信号C C Sとハイレベルの反転補償制御信号/ C C Sとが供給されると、ローレベルの補償制御信号C C Sにより第1のトランスマッショングートT R G 1のNMOSトランジスタがターンオフされると同時に、第2のトランスマッショングートT R G 2のPMOSトランジスタがターンオンされる。

【0079】

また、ハイレベルの反転補償制御信号/ C C Sにより第1のトランスマッショングートT R G 1のPMOSトランジスタがターンオフされると同時に、第2のトランスマッショングートT R G 2のNMOSトランジスタがターンオンされることにより、第1のトランスマッショングートT R G 1がターンオフされ、第2のトランスマッショングートT R G 2がターンオンされる。

【0080】

これに従って、第1のトランスマッショングートT R G 1に印加される第1の基準データ発生部125-1からの基準データ電圧が遮られると同時に、第2のトランスマッショングートT R G 2に印加されるD / Aコンバータ124からのデータ電圧がスイッチング

10

20

30

40

50

され、差動増幅器 126-d の非反転入力段(+)に供給される。

【0081】

第2のスイッチング部 126-b は、PMOSトランジスタとNMOSトランジスタとの結合により形成される第3及び第4のトランスマッシュゲート TRG3、TRG4を備え、第3及び第4のトランスマッシュゲート TRG3、TRG4の共通出力段は、差動増幅器 126-d の反転入力段(-)に接続され、更に、第1のトランスマッシュゲート TRG1 の入力側はフィードバックライン FL1 に接続され、第2のトランスマッシュゲート TRG2 の入力側は差動増幅器 126-d の出力側に接続される。

【0082】

このような構成を有する第2のスイッチング部 126-b の場合、タイミングコントローラ 150 からハイレベルの補償制御信号 CCS とローレベルの反転補償制御信号 / CCS が供給されると、ハイレベルの補償制御信号 CCS により第3のトランスマッシュゲート TRG3 の NMOSトランジスタがターンオンされると同時に、第4のトランスマッシュゲート TRG4 の PMOSトランジスタがターンオフされる。

10

【0083】

また、ローレベルの反転補償制御信号 / CCS により第3のトランスマッシュゲート TRG3 の PMOSトランジスタがターンオンされると同時に、第4のトランスマッシュゲート TRG4 の NMOSトランジスタがターンオフされることにより、第3のトランスマッシュゲート TRG3 がターンオンされ、第4のトランスマッシュゲート TRG4 がターンオフされる。

20

【0084】

これに従って、フィードバックライン FL1 を通じてフィードバックされるフィードバック電圧がこの第3のトランスマッシュゲート TRG3 によりスイッチングされ、差動増幅器 126-d の反転入力段(-)に供給されると同時に、差動増幅器 126-d の出力側から負帰還される負帰還電圧のスイッチングが第4のトランスマッシュゲート TRG4 により遮られる。

【0085】

しかし、タイミングコントローラ 150 からローレベルの補償制御信号 CCS とハイレベルの反転補償制御信号 / CCS が供給されると、ローレベルの補償制御信号 CCS により第3のトランスマッシュゲート TRG3 の NMOSトランジスタがターンオフされると同時に、第4のトランスマッシュゲート TRG4 の PMOSトランジスタがターンオンされる。

30

【0086】

また、ハイレベルの反転補償制御信号 / CCS により第3のトランスマッシュゲート TRG3 の PMOSトランジスタがターンオフされると同時に、第4のトランスマッシュゲート TRG4 の NMOSトランジスタがターンオンされることにより、第3のトランスマッシュゲート TRG3 がターンオフされ、第4のトランスマッシュゲート TRG4 がターンオンされる。

【0087】

これに従って、第3のトランスマッシュゲート TRG3 に印加されるフィードバック電圧のスイッチングが遮られると同時に、差動増幅器 126-d の出力側から負帰還される負帰還電圧が第4のトランスマッシュゲート TRG4 によりスイッチングされ、差動増幅器 126-d の反転入力段(-)に供給される。

40

【0088】

リセット部 126-c は、ゲートにタイミングコントローラ 150 からの反転補償制御信号 / CCS が印加され、ドレインがフィードバックライン FL1 に接続され、ソースがアースに接続されたリセット用 NMOSトランジスタ RS_TR に構成される。このようなりセット部 126-c の場合、タイミングコントローラ 150 からローレベルの反転補償制御信号 / CCS が印加されると、リセット用 NMOSトランジスタ RS_TR がターンオフされリセット機能を行うことが不可能になる。

50

【0089】

しかしながら、逆に、タイミングコントローラ150からハイレベルの反転補償制御信号/C C Sが印加されると、リセット用N M O SトランジスタR S _ T Rがターンオンされ、ドレインに接続されたフィードバックラインF L 1に流れる電圧をアースにスイッチングさせることにより、フィードバックラインF L 1をリセットする。このようにフィードバック電圧を検出する前にフィードバックラインF L 1に流れる全電圧をリセットすることにより、本発明は、フィードバック電圧を用いて更に正確に有機発光ダイオードO L E Dの駆動電圧を調節することが可能になる。

【0090】

差動増幅器126-dは、非反転入力段(+)が第1のスイッチング部126-aの出力側に接続され、反転入力段(-)が第2のスイッチング部126-bの出力側に接続され、出力段がデータラインD L 1に接続され、出力側が第2のスイッチング部126-bの入力側に負帰還される。このような差動増幅器126-dは、第2のスイッチング部126-bを通じて出力側と反転入力段(-)との間に負帰還が成されると第1のスイッチング部126-aによりスイッチングされるデータ電圧あるいは基準データ電圧をデータラインD L 1に出力する。10

【0091】

仮に、出力側と反転入力段(-)との間の負帰還が遮られると共に、フィードバックラインF L 1を通じてフィードバックされるフィードバック電圧が第2のスイッチング部126-bによりスイッチングされて差動増幅器126-dの反転入力段(-)に印加されると、差動増幅器126-dは第2のスイッチング部126-bを通じて反転入力段(-)に入力されるフィードバック電圧を基準とし、第1のスイッチング部126-aによりスイッチングされるデータ電圧あるいは基準データ電圧を差動増幅させてデータラインD L 1に出力する。20

【0092】

前記のような構成を有する本発明の有機発光ダイオード表示素子の駆動過程を、フロー図を参照して更に詳細に説明すると次の通りである。

【0093】

図6A及び図6Bは、本発明の実施の形態に係る有機発光ダイオード表示素子の駆動方法に対するフロー図であり、複数のピクセルのうち、スキャンラインS L 1 - 1、S L 2 - 1、データラインD L 1及びフィードバックラインF L 1に接続されたピクセルと、このピクセルにデータ電圧を供給する第1のデータ補償部126-1の駆動過程を例示した図面である。30

【0094】

図6A及び図6Bを参照すると、第1のデータ補償部126-1がD / Aコンバータ124からのデータ電圧をデータラインD L 1に接続されたピクセルに供給する(S 601)。この状態で、第1のゲート駆動部130がタイミングコントローラ150の制御に応じて、図7に示すように、T時間の間に第1のスキャンパルスをスキャンラインS L 1 - 1に供給する(S 602)。40

【0095】

この結果、ピクセルのスイッチ用薄膜トランジスタS W _ T F Tは第1のスキャンパルスによりT時間の間にターンオンされ、データラインD L 1に供給されたデータ電圧をスイッチングさせ、ストレージキャパシタC s tと駆動用薄膜トランジスタD R V _ T F Tのゲートに供給する(S 603)。

【0096】

この際、ストレージキャパシタC s tがスイッチ用薄膜トランジスタS W _ T F Tを通じて供給される電圧により充電されると同時に、この電圧により駆動用薄膜トランジスタD R V _ T F Tがターンオンされ、有機発光ダイオードO L E Dを駆動させる(S 604)。

【0097】

50

20

30

40

50

このように、T時間の間に第1のスキャンパルスがスキャンラインS L 1 - 1に供給されている状態で、図7に示すように、T時間の1/2の時間に当たるt 1時間の間に、第2のゲート駆動部130がタイミングコントローラ150の制御に応じてロー信号をスキャンラインS L 2 - 1に供給する(S 6 0 5)。そして、タイミングコントローラ150がロー・レベルの補償制御信号CCSを第1及び第2のスイッチング部126-a、126-bに供給すると同時に、ハイ・レベルの反転補償制御信号/CCSを第1及び第2のスイッチング部126-a、126-bとリセット部126-cに供給する(S 6 0 6)。

【0098】

これに従って、フィードバック用薄膜トランジスタF B _ T F Tは第2のゲート駆動部140から供給されるロー信号によりt 1時間の間にターンオフされ、有機発光ダイオードO L E Dの駆動電圧のフィードバックを遮る(S 6 0 7)。このようにフィードバックが遮られた状態で、リセット部126-cのリセット用T M O SトランジスタR S _ T Rがタイミングコントローラ150から供給されるハイ・レベルの反転補償制御信号/CCSによりターンオンされ、t 1時間の間にフィードバックラインF L 1に流れる電圧をアースにスイッチングすることにより、フィードバックラインF L 1をリセットさせる(S 6 0 8)。

【0099】

この際、t 1時間の間にタイミングコントローラ150から供給されるロー・レベルの補償制御信号CCSとハイ・レベルの反転補償制御信号/CCSにより、第1のスイッチング部126-aの第1のトランスマッシュョンゲートT R G 1がターンオフされ、第2のトランスマッシュョンゲートT R G 2がターンオンされ、データ電圧を差動増幅器126-dの非反転入力段(+)にスイッチングさせる(S 6 0 9)。

【0100】

そして、第2のスイッチング部126-bの第3のトランスマッシュョンゲートT R G 3がターンオフされ、第4のトランスマッシュョンゲートT R G 4がターンオンされ、差動増幅器126-dの出力側と反転入力段(-)との間に負帰還が成されるようとする(S 6 1 0)。

【0101】

即ち、図7においてのt 1時間の間、タイミングコントローラ150がロー・レベルの補償制御信号CCSとハイ・レベルの反転補償制御信号/CCSとを供給することにより、第1のデータ駆動部126-1の内には、図8Aに示すような等価回路図が形成される。このような等価回路が形成される場合、差動増幅器126-dは、出力側と反転入力段(-)との間に形成される負帰還により非反転入力段(+)に入力されるデータ電圧をデータラインD L 1に供給する(S 6 1 1)。この場合、差動増幅器126-dは、出力バッファとして機能する。

【0102】

そして、図7に示すように、t 1時間が経過した後、t 2時間の間に、第2のゲート駆動部130がタイミングコントローラ150の制御に応じて第2のスキャンパルスをスキャンラインS L 2 - 1に供給する(S 6 1 2)。そして、タイミングコントローラ150がハイ・レベルの補償制御信号CCSを第1及び第2のスイッチング部126-a、126-bに供給すると同時に、ロー・レベルの反転補償制御信号/CCSを第1及び第2のスイッチング部126-a、126-bとリセット部126-cに供給する(S 6 1 3)。

【0103】

これに従って、フィードバック用薄膜トランジスタF B _ T F Tは、第2のゲート駆動部140から供給される第2のスキャンパルスによりt 2時間の間にターンオンされ、有機発光ダイオードO L E Dの駆動電圧をフィードバックラインF L 1を通じてフィードバックさせる(S 6 1 4)。このように電圧がフィードバックされる状態で、リセット部126-cのリセット用T M O SトランジスタR S _ T Rは、タイミングコントローラ150から供給されるロー・レベルの反転補償制御信号/CCSによりターンオフされ、フィードバックラインF L 1のリセットを遮る(S 6 1 5)。

10

20

30

40

50

【0104】

この際、 t_2 時間の間にタイミングコントローラ150から供給されるハイレベルの補償制御信号CCSとローレベルの反転補償制御信号/CCSにより、第1のスイッチング部126-aの第1のトランスマッシュゲートTRG1がターンオンされ、第2のトランスマッシュゲートTRG2がターンオフされ、第1の基準データ発生部125-1からの基準データ電圧を差動増幅器126-dの非反転入力段(+)にスイッチングさせる(S616)。

【0105】

さらに、第2のスイッチング部126-bの第3のトランスマッシュゲートTRG3がターンオンされ、フィードバックラインFL1を通じてフィードバックされるフィードバック電圧を差動増幅器126-dの反転入力段(-)にスイッチングさせると共に、第4のトランスマッシュゲートTRG4がターンオフされ、差動増幅器126-dの出力側と反転入力段(-)との間の負帰還の形成を遮る(S617)。

10

【0106】

即ち、図7における t_2 時間の間、タイミングコントローラ150がハイレベルの補償制御信号CCSとローレベルの反転補償制御信号/CCSとを供給することにより、第1のデータ補償部126-1の内には、図8Bに示すように、差動増幅器126-dの非反転入力段(+)と反転入力段(-)にそれぞれ第1の基準データ発生部125-1からの基準データ電圧とフィードバック電圧が印加される等価回路図が形成される。このような等価回路が形成される場合、差動増幅器126-dは、反転入力段(-)に入力されるフィードバック電圧を基準とし、非反転入力段(+)に入力される基準データ電圧を差動増幅させてデータラインDL1に供給する(S618)。

20

【0107】

前述のように、本発明は、駆動用薄膜トランジスタDRV_TFTの臨界が高くなつて有機発光ダイオードOLEDの駆動電圧が減少する場合、この駆動電圧をフィードバックさせると共に、フィードバックされた電圧の大きさにより有機発光ダイオードOLEDの駆動電圧を自動的に補償することを特徴とする。

【0108】

一方、本発明のように、ピクセル内にフィードバック用薄膜トランジスタFB_TFTを追加すると、ピクセルのサイズが大きくなり、開口率が減少するという問題点が発生する。しかしながら、上部に透明電極を形成し、これと対称に下部に不透明電極を形成すると共に、上部の透明電極と下部の不透明電極との間に有機発光層を形成することにより、光が上部に位置する透明電極に放出されるようとするトップ・エミッション(Top Emission)の構造で本発明を実現する場合には、ピクセル内にフィードバック用薄膜トランジスタFB_TFTが追加されても、ピクセルのサイズと開口率が変化しないという特徴がある。

30

【図面の簡単な説明】**【0109】**

【図1】従来の有機発光ダイオード表示素子の構成図である。

【図2】従来の有機発光ダイオード表示素子を構成するピクセルの等価回路図である。

40

【図3】本発明の実施の形態に係る有機発光ダイオード表示素子の構成図である。

【図4】本発明に係る有機発光ダイオード表示素子を構成するデータ駆動部の細部構成図である。

【図5】本発明に係る有機発光ダイオード表示素子を構成する表示パネル、第1及び第2のスイッチング部とリセット部の回路図である。

【図6A】本発明の実施の形態に係る有機発光ダイオード表示素子の駆動方法に対するフロー図である。

【図6B】本発明の実施の形態に係る有機発光ダイオード表示素子の駆動方法に対するフロー図である。

【図7】本発明の実施の形態に係る有機発光ダイオード表示素子の駆動過程を説明するた

50

めのタイミング図である。

【図8A】本発明に係る有機発光ダイオード表示素子を構成する表示パネルとデータ駆動部の等価回路図である。

【図8B】本発明に係る有機発光ダイオード表示素子を構成する表示パネルとデータ駆動部の等価回路図である。

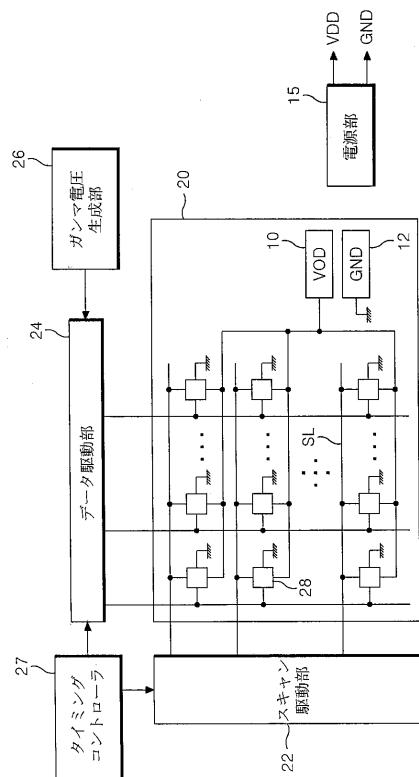
【符号の説明】

【0110】

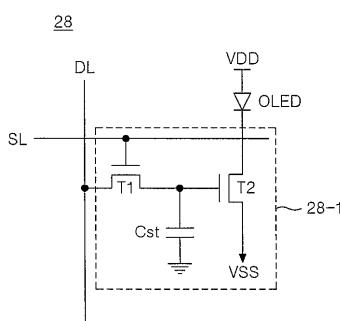
100 有機発光ダイオード表示素子、110 表示パネル、120 データ駆動部、
130 第1のゲート駆動部、140 第2のゲート駆動部、150 タイミングコントローラ。

10

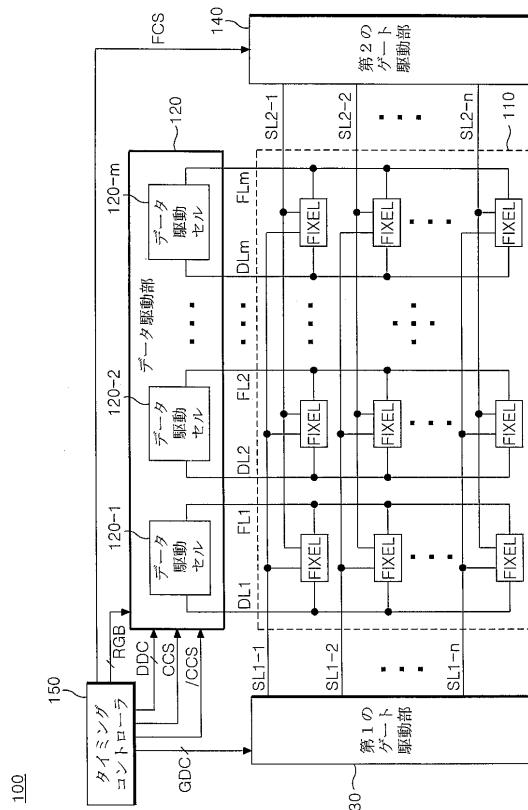
【図1】



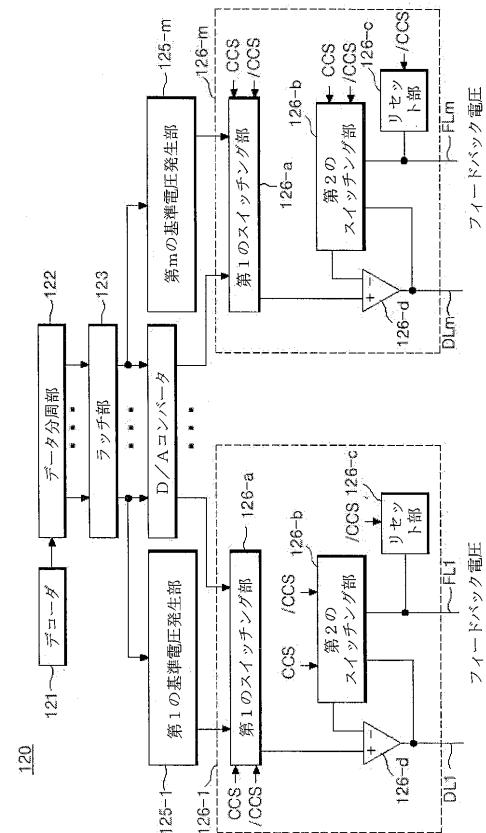
【図2】



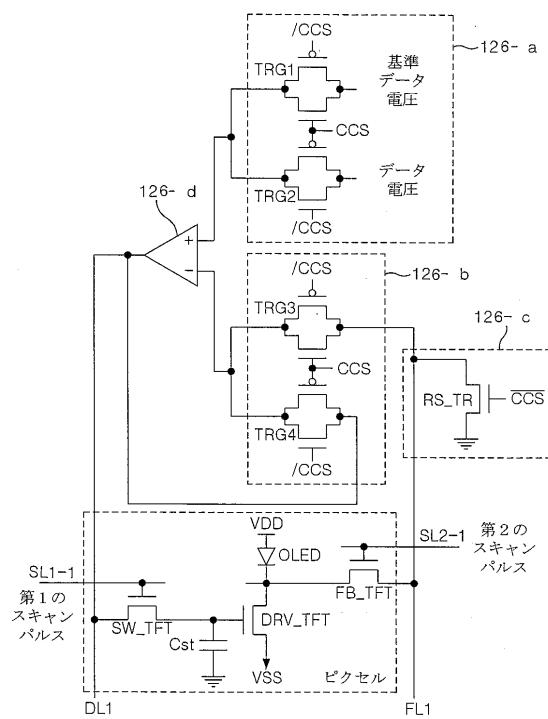
【図3】



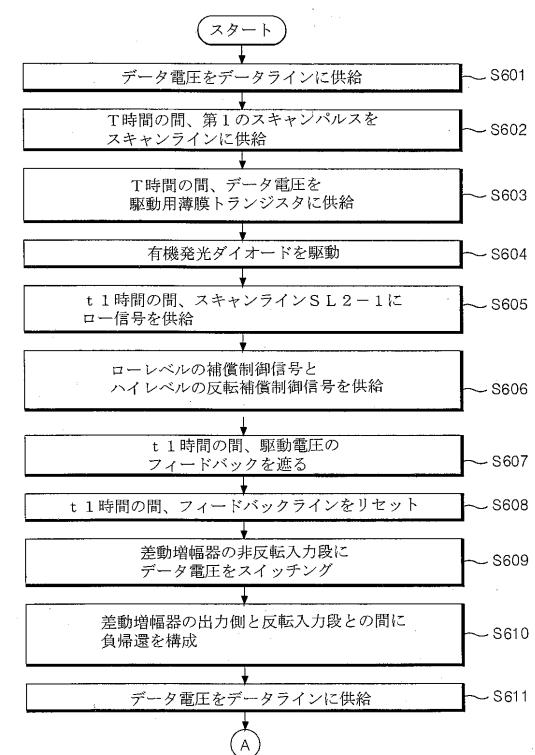
【図4】



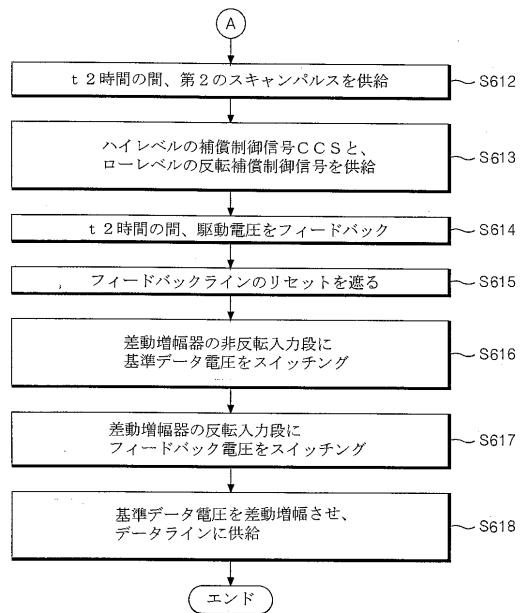
〔 図 5 〕



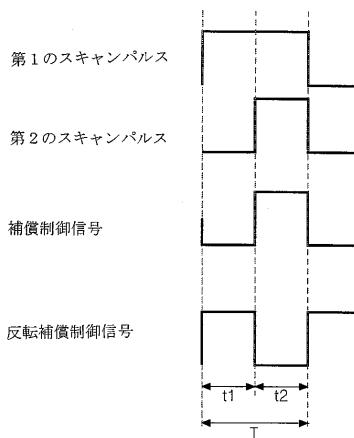
【図 6 A】



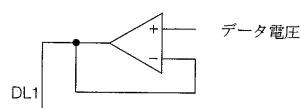
【図 6 B】



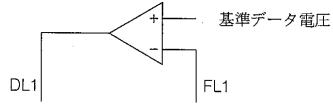
【図 7】



【図 8 A】



【図 8 B】



フロントページの続き

(51)Int.Cl. F I

G 09 G	3/20	6 1 2 F
G 09 G	3/20	6 1 2 J
G 09 G	3/20	6 2 1 A
G 09 G	3/20	6 2 4 B
G 09 G	3/20	6 2 2 D
G 09 G	3/20	6 4 1 P

(72)発明者 チェヨン・パク
大韓民国、キョンギ - ド、アニヤン - シ、ドンアン - グ、ピヨンチョン - ドン 933 - 7、クグム・ミヨル・アパートメント 305 - 701

(72)発明者 クウンチョ・ホワン
大韓民国、キョンギ - ド、アニヤン - シ、ドンアン - グ、ビサン - ドン 1155、グリーンヴィル・ジュゴン・アパートメント 101 - 1801

(72)発明者 ジヨンウ・パク
大韓民国、テグ、ブク - グ、テジョン - ドン、テペク・2・チャ・アパートメント 102 - 205

(72)発明者 ヘドン・チョイ
大韓民国、チュンチョンナム - ド、ソサン - シ、ウマム - ミヨン、タプゴク - リ・3グ 178

(72)発明者 サンホ・ユ
大韓民国、キョンギ - ド、ソンナム - シ、スジョン - グ、シンヒュン・1 - ドン 5524

(72)発明者 チンヒヨン・キム
大韓民国、キョンギ - ド、コヤン - シ、イルサン - グ、マドゥ・1 - ドン 880 - 14 (22 / 6)

審査官 奈良田 新一

(56)参考文献 特開2003 - 058106 (JP, A)
特開2004 - 192000 (JP, A)
特開2003 - 076331 (JP, A)
特開2003 - 150107 (JP, A)
特開2004 - 045647 (JP, A)
特表2006 - 502433 (JP, A)
特表2007 - 506145 (JP, A)

(58)調査した分野(Int.Cl., DB名)

G 09 G 3 / 20 , 3 / 30 - 3 / 32

专利名称(译)	有机发光二极管显示装置及其驱动方法		
公开(公告)号	JP4850016B2	公开(公告)日	2012-01-11
申请号	JP2006270828	申请日	2006-10-02
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	Eruji飞利浦杜迪股份有限公司		
当前申请(专利权)人(译)	Eruji显示有限公司		
[标]发明人	チエヨンパク クワンチョホワン ジョンウパク ヘドンチョイ サンホユ チンヒヨンキム		
发明人	チエヨン・パク クワンチョ・ホワン ジョンウ・パク ヘドン・チョイ サンホ・ユ チンヒヨン・キム		
IPC分类号	G09G3/30 H01L51/50 G09G3/20		
CPC分类号	G09G3/3291 G09G3/3233 G09G2300/0417 G09G2300/0819 G09G2300/0842 G09G2320/0295 G09G2320/043		
FI分类号	G09G3/30.K H05B33/14.A G09G3/30.H G09G3/20.642.P G09G3/20.670.J G09G3/20.612.F G09G3/20. 612.J G09G3/20.621.A G09G3/20.624.B G09G3/20.622.D G09G3/20.641.P G09G3/3233 G09G3/3266 G09G3/3275 G09G3/3291		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC31 3K107/EE03 3K107/HH04 3K107/HH05 5C080/AA06 5C080 /BB05 5C080/DD04 5C080/EE28 5C080/EE29 5C080/FF11 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ07 5C380/AA01 5C380/AB06 5C380/AB11 5C380/AB22 5C380/AB34 5C380/BA42 5C380 /BB04 5C380/BB21 5C380/BB23 5C380/BD03 5C380/BD04 5C380/CA04 5C380/CA08 5C380/CA12 5C380/CA17 5C380/CA21 5C380/CA32 5C380/CA53 5C380/CA54 5C380/CB01 5C380/CB26 5C380 /CB31 5C380/CC02 5C380/CC09 5C380/CC27 5C380/CC33 5C380/CC62 5C380/CC63 5C380/CD012 5C380/CD013 5C380/CE04 5C380/CE06 5C380/CE19 5C380/CF22 5C380/CF27 5C380/CF48 5C380 /CF64 5C380/DA02 5C380/DA06 5C380/DA46 5C380/DA50 5C380/FA02 5C380/FA21		
代理人(译)	英年古河 Kajinami秩序		
优先权	1020050115745 2005-11-30 KR		
其他公开文献	JP2007156430A		
外部链接	Espacenet		

摘要(译)

要解决的问题：根据来自像素的反馈电压的电平来补偿有机发光二极管的驱动电压。ŽSOLUTION：有机发光二极管显示元件包括显示面板110，其具有形成在第一和第二扫描线和数据线的交叉处的多个像素，并且还具有连接到多个像素的多个反馈线，定时控制器150控制第一和第二扫描脉冲的供应并控制数据电压的供应，第一栅极驱动器130按顺序向多条扫描线提供第一扫描脉冲，第

二栅极驱动器140向第二扫描脉冲提供第二扫描脉冲多个第二扫描线按顺序排列，数据驱动器120产生多个参考数据电压并根据反馈电压的电平补偿数据电压。

