

(19) 日本国特許庁(JP)

(12) 公 開 特 許 公 報(A)

(11) 特許出願公開番号
特開2004-207218
(P2004-207218A)

(43) 公開日 平成16年7月22日(2004.7.22)

(51) Int.Cl. ⁷	F I	テーマコード (参考)
H 0 5 B 33/26	H O 5 B 33/26	Z 3 K O O 7
H 0 5 B 33/10	H O 5 B 33/10	
H 0 5 B 33/14	H O 5 B 33/14	A
H 0 5 B 33/22	H O 5 B 33/22	Z

審査請求 未請求 請求項の数 16 O L (全 11 頁)

(21) 出願番号	特願2003-309282 (P2003-309282)	(71) 出願人	590002817 三星エスディアイ株式会社
(22) 出願日	平成15年9月1日 (2003.9.1)		大韓民国京畿道水原市靈通区▲しん▼洞5 75番地
(31) 優先権主張番号	2002-081856	(74) 代理人	100089037 弁理士 渡邊 隆
(32) 優先日	平成14年12月20日 (2002.12.20)	(74) 代理人	100064908 弁理士 志賀 正武
(33) 優先権主張国	韓国 (KR)	(72) 発明者	具 在本 大韓民国京畿道龍仁市水池邑豊徳川里 (番 地なし) 豊林アパート105棟504號
		(72) 発明者	朴 鎮宇 大韓民国京畿道龍仁市水池邑豊徳川里 (番 地なし) 眞山マウル三星アパート507 棟604號

最終頁に続く

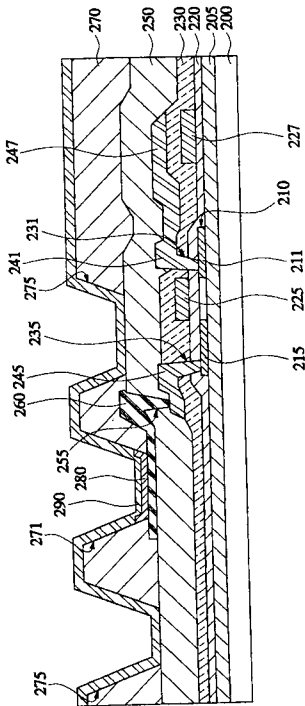
(54) 【発明の名称】 輝度が改善された有機電界発光ディスプレイ

(57) 【要約】

【課題】 画素単位毎に発光層から放出される光をフォーカシングして画素単位で光効率を向上することができる有機電界発光ディスプレイを提供する。

【解決手段】 本発明のアクティブマトリクス型有機電界発光ディスプレイは、第1の絶縁膜上に形成されたソース/ドレイン電極を具備したTFTを含む基板上に成膜された第2の絶縁膜と；前記第2の絶縁膜上に形成され、前記ソース/ドレイン電極のいずれかに接続される下部電極と；前記下部電極の一部分を露出させる開口部を具備した第3の絶縁膜と；前記開口部内の下部電極上に形成された発光層と；前記発光層を取り囲むように形成された溝；及び前記溝を含む基板の全面に形成され、前記発光層を取り囲むように形成された上部電極と；を含み、前記上部電極が、前記発光層から放出される光が基板を通じて取り出される間、全反射された光を反射する反射層の役割を果たす。

【選択図】 図2



【特許請求の範囲】

【請求項 1】

各々の単位画素領域毎に配列された下部電極と；
前記下部電極上に各々形成された発光層；及び
基板の全面に形成された上部電極と；

を含み、

前記上部電極が、各単位画素領域毎に前記発光層を取り囲むように形成され、前記発光層から放出される光が基板を通じて取り出される間、全反射された光を反射する反射層の役割を果たすことを特徴とする有機電界発光ディスプレイ。

【請求項 2】

前記上部電極が、高反射率を有する材料からなることを特徴とする請求項 1 に記載の有機電界発光ディスプレイ。

【請求項 3】

前記上部電極が、前記下部電極を更に取り囲むように形成されることを特徴とする請求項 1 に記載の有機電界発光ディスプレイ。

【請求項 4】

第 1 の絶縁膜上に形成されたソース/ドレイン電極を具備した T F T を含む基板上に成膜された第 2 の絶縁膜と；

前記第 2 の絶縁膜上に形成され、前記ソース/ドレイン電極のいずれかに接続される下部電極と；

前記下部電極の一部を露出させる開口部を具備した第 3 の絶縁膜と；

前記開口部内の下部電極上に形成された発光層と；

前記発光層を取り囲むように形成された溝；及び

前記溝を含む基板の全面に形成され、前記発光層を取り囲むように形成された上部電極と；

を含むことを特徴とする有機電界発光ディスプレイ。

【請求項 5】

前記溝が、前記第 3 の絶縁膜のみに形成されることを特徴とする請求項 4 に記載の有機電界発光ディスプレイ。

【請求項 6】

前記溝が、前記第 2 の絶縁膜と第 3 の絶縁膜にわたって形成されることを特徴とする請求項 4 に記載の有機電界発光ディスプレイ。

【請求項 7】

前記溝が、第 1 の絶縁膜乃至第 3 の絶縁膜にわたって形成されることを特徴とする請求項 4 に記載の有機電界発光ディスプレイ。

【請求項 8】

前記第 1 の絶縁膜が層間絶縁膜であり、第 2 の絶縁膜が保護膜であり、第 3 の絶縁膜が画素分離膜であることを特徴とする請求項 4 に記載の有機電界発光ディスプレイ。

【請求項 9】

第 1 の絶縁膜上に形成されたソース/ドレイン電極を具備した T F T を含む基板を提供するステップと；

基板上に第 2 の絶縁膜を成膜するステップと；

前記第 2 の絶縁膜上に前記ソース/ドレイン電極のいずれかに接続される下部電極を形成するステップと；

基板の全面に第 3 の絶縁膜を成膜するステップと；

前記第 3 の絶縁膜をエッチングして前記下部電極の一部を露出させる開口部を形成すると共に、前記下部電極を取り囲む溝を形成するステップと；

前記開口部内の下部電極上に発光層を形成するステップ；及び

前記溝を含む基板の全面に前記発光層を取り囲むように上部電極を形成するステップと

；

10

20

30

40

50

を含むことを特徴とする有機電界発光ディスプレイの製造方法。

【請求項 10】

前記溝の形成時に第3の絶縁膜のみならず、その下部の第2の絶縁膜も一緒にエッチングし、第2及び第3の絶縁膜にわたって溝を形成することを特徴とする請求項9に記載の有機電界発光ディスプレイの製造方法。

【請求項 11】

第2の絶縁膜の成膜ステップの後に第2の絶縁膜をエッチングし、前記ソース/ドレイン電極のいずれかと下部電極とを接続するためのビアホールを形成するステップを更に含むことを特徴とする請求項9に記載の有機電界発光ディスプレイの製造方法。

【請求項 12】

前記ビアホールの形成時に前記溝に対応する部分の第2の絶縁膜をエッチングし、第2及び第3の絶縁膜にわたって溝を形成することを特徴とする請求項11に記載の有機電界発光ディスプレイの製造方法。

【請求項 13】

前記溝の形成時に第3の絶縁膜のみならず、その下部の第1及び第2の絶縁膜も一緒にエッチングし、第1乃至第3の絶縁膜にわたって溝を形成することを特徴とする請求項9に記載の有機電界発光ディスプレイの製造方法。

【請求項 14】

第2の絶縁膜の成膜ステップの前及び後にそれぞれ第1の絶縁膜をエッチングし、コンタクトホールを形成するステップと、第2の絶縁膜をエッチングし、前記ソース/ドレイン電極のいずれかと下部電極とを接続するためのビアホールを形成するステップと、を更に含むことを特徴とする請求項9に記載の有機電界発光ディスプレイの製造方法。

【請求項 15】

前記コンタクトホールの形成時に前記溝に対応する第1の絶縁膜をエッチングし、前記ビアホールの形成時に前記溝に対応する部分の第2の絶縁膜をエッチングし、第1乃至第3の絶縁膜にわたって溝を形成することを特徴とする請求項14に記載の有機電界発光ディスプレイの製造方法。

【請求項 16】

第1の絶縁膜が層間絶縁膜であり、第2の絶縁膜が保護膜であり、前記第3の絶縁膜が画素分離膜であることを特徴とする請求項9に記載の有機電界発光ディスプレイの製造方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、アクティブマトリクス型フラットパネルディスプレイに関し、より詳しくは、カソード電極を有機発光層を完全に取り囲むように形成し、画素単位毎に光をフォーカシングして画素単位毎に輝度を向上することができる有機電界発光ディスプレイに関する。

【背景技術】

【0002】

一般に、有機電界発光ディスプレイの光効率、内部量子効率と外部量子効率とに大別される。光効率のうちの内部量子効率は、有機発光層の光電変換効率に依存し、外部量子効率は、光取り出し率(light coupling efficiency)ともいい、有機電界発光ディスプレイを構成する各層の屈折率に依存する。有機電界発光ディスプレイは、CRTまたはPDP、FEDのようなフラットパネルディスプレイに比べて外部量子効率が劣るため、輝度、寿命などの表示素子の特性面で改善すべき必要性が大である。

【0003】

図1は、従来のアクティブマトリクス型有機電界発光ディスプレイの断面構造を示す図

10

20

30

40

50

である。

【 0 0 0 4 】

同図に示すように、絶縁基板 1 0 0 上にバッファ層 1 0 5 を形成し、前記バッファ層 1 0 5 上に薄膜トランジスタとキャパシタを形成する。前記薄膜トランジスタは、ソース/ドレイン領域 1 1 1、1 1 5 を具備した半導体層 1 1 0 と、ゲート絶縁膜 1 2 0 上に形成されたゲート電極 1 2 5 と、層間絶縁膜 1 3 0 に形成され前記ソース/ドレイン領域 1 1 1、1 1 5 とコンタクトホール 1 3 1、1 3 5 を介して接続されたソース/ドレイン電極 1 4 1、1 4 5 を具備する。前記キャパシタは、前記ゲート電極 1 2 5 と同じ材料からなり、前記ゲート絶縁膜 1 2 0 上に形成された第 1 の電極 1 2 7 と、層間絶縁膜 1 3 0 上に形成され前記ソース/ドレイン電極 1 4 1、1 4 5 のいずれか、たとえば、ソース電極 1 4 1 に接続される第 2 の電極 1 4 7 を具備する。 10

【 0 0 0 5 】

基板の全面に保護膜 1 5 0 を形成した後にパターニングし、前記ソース/ドレイン電極のいずれか、たとえば、ドレイン電極 1 4 5 の一部分を露出させるビアホール 1 5 5 を形成する。ITO 膜のような透明導電膜を蒸着した後にパターニングし、前記ビアホール 1 5 5 を介して前記ドレイン電極 1 4 5 に接続される下部電極としてのアノード電極 1 6 0 を形成する。

【 0 0 0 6 】

基板の全面に平坦化膜 1 7 0 を成膜し、前記アノード電極 1 6 0 の一部分が露出するように平坦化膜 1 7 0 をエッチングして開口部 1 7 1 を形成する。前記開口部 1 7 1 内のアノード電極 1 6 0 上に有機発光層 1 8 0 を形成した後、基板の全面にかけて上部電極としてのカソード電極 1 9 0 を形成する。 20

【 0 0 0 7 】

前記のような構造を有する従来の有機電界発光ディスプレイでは、有機発光層 1 8 0 から放出される光の約 1 / 4 程度だけが基板を通じて外部に取り出されるが、これは、アノード電極 1 6 0 である ITO 材料のような屈折率の高い材料と保護膜またはガラス基板のような屈折率の低い材料の界面では、大きな屈折率の差により全反射された光が導波して側面から漏れるということが最も大きな理由である。

【 0 0 0 8 】

このように、外部量子効率が低下することにより素子の輝度が低下し、所望する輝度を発生するためには駆動電圧が上昇するため、寿命の低下をもたらすという不具合があった。 30

【 発明の開示 】

【 発明が解決しようとする課題 】

【 0 0 0 9 】

そこで、本発明は、前記のような従来の技術の問題点を解決するためになされたものであって、その目的は、画素単位で輝度を改善することができるアクティブマトリクス型有機電界発光ディスプレイを提供することである。

【 0 0 1 0 】

本発明の他の目的は、カソード電極を発光層を取り囲むような形態で形成し、有機発光層から放出される光の損失を抑えることができる有機電界発光ディスプレイを提供することである。 40

【 課題を解決するための手段 】

【 0 0 1 1 】

前記のような目的を達成するために、本発明は、各々の単位画素領域毎に配列された下部電極と；前記下部電極上に各々形成された発光層；及び基板の全面に形成された上部電極と；を含み、前記上部電極が、各単位画素領域毎に前記発光層を取り囲むように形成され、前記発光層から放出される光が基板を通じて取り出される間、全反射された光を反射する反射層の役割を果たす有機電界発光ディスプレイを提供することを特徴とする。

【 0 0 1 2 】

また、本発明は、第 1 の絶縁膜上に形成されたソース/ドレイン電極を具備した T F T を含む基板上に成膜された第 2 の絶縁膜と；前記第 2 の絶縁膜上に形成され、前記ソース/ドレイン電極のいずれかに接続される下部電極と；前記下部電極の一部を露出させる開口部を具備した第 3 の絶縁膜と；前記開口部内の下部電極上に形成された発光層と；前記発光層を取り囲むように形成された溝；及び前記溝を含む基板の全面に形成され、前記発光層を取り囲むように形成された上部電極と；を含む有機電界発光ディスプレイを提供することを特徴とする。

【 0 0 1 3 】

また、本発明は、第 1 の絶縁膜上に形成されたソース/ドレイン電極を具備した T F T を含む基板を提供するステップと；基板上に第 2 の絶縁膜を成膜するステップと；前記第 2 の絶縁膜上に前記ソース/ドレイン電極のいずれかに接続される下部電極を形成するステップと；基板の全面に第 3 の絶縁膜を成膜するステップと；前記第 3 の絶縁膜をエッチングして前記下部電極の一部を露出させる開口部を形成すると共に、前記下部電極を取り囲む溝を形成するステップと；前記開口部内の下部電極上に発光層を形成するステップ；及び前記溝を含む基板の全面に前記発光層を取り囲むように上部電極を形成するステップと；を含む有機電界発光ディスプレイの製造方法を提供することを特徴とする。

【 0 0 1 4 】

前記溝の形成時に第 3 の絶縁膜のみならず、その下部の第 2 の絶縁膜をエッチングし、第 2 及び第 3 の絶縁膜にわたって溝を形成するか、または、第 1 及び第 2 の絶縁膜も一緒にエッチングし、第 1 乃至第 3 の絶縁膜にわたって溝を形成することを特徴とする。

【 0 0 1 5 】

第 2 の絶縁膜の成膜ステップの後に第 2 の絶縁膜をエッチングし、前記ソース/ドレイン電極のいずれかと下部電極とを接続するためのピアホールを形成するステップを更に含み、前記ピアホールの形成時に前記溝に対応する部分の第 2 の絶縁膜をエッチングし、第 2 及び第 3 の絶縁膜にわたって溝を形成することを特徴とする。

【 0 0 1 6 】

第 2 の絶縁膜の成膜ステップの前及び後にそれぞれ第 1 の絶縁膜をエッチングし、コンタクトホールを形成するステップと、第 2 の絶縁膜をエッチングし、前記ソース/ドレイン電極のいずれかと下部電極とを接続するためのピアホールを形成するステップと、を更に含み、前記コンタクトホールの形成時に前記溝に対応する第 1 の絶縁膜をエッチングし、前記ピアホールの形成時に前記溝に対応する部分の第 2 の絶縁膜をエッチングし、第 1 乃至第 3 の絶縁膜にわたって溝を形成することを特徴とする。

【 0 0 1 7 】

第 1 の絶縁膜が層間絶縁膜であり、第 2 の絶縁膜が保護膜であり、前記第 3 の絶縁膜が画素分離膜であり、前記上部電極が下部電極を更に取り囲むように形成されることを特徴とする。

【発明の効果】

【 0 0 1 8 】

本発明の実施の形態にかかる有機電界発光ディスプレイは、カソード電極が画素単位で有機発光層を完全に取り囲む構造で形成されるため、全反射された光が導波して消滅することを抑えることができ、また、画素単位で有機発光層から放出される光を限定して光取り出し率を増大し、輝度を向上することができる。したがって、同一の駆動条件で相対的に輝度を向上することができるため、素子の寿命を向上することができる。

【 0 0 1 9 】

また、更なるマスクプロセスを必要とすることなく溝が形成できるため、プロセスを単純化することができるという長所がある。

【 0 0 2 0 】

以上では、本発明の好適な実施の形態を参照して説明したが、当該技術分野の熟練した当業者であれば、添付した特許請求の範囲に記載された本発明の思想及び領域から逸脱しない範囲内で本発明を様々に修正及び変更可能であることが理解できるはずである。

10

20

30

40

50

【発明を実施するための最良の形態】**【0021】**

以下、本発明の好適な実施の形態を、添付した図面を参照して詳細に説明する。

【0022】

図2は、本発明の第1の実施の形態にかかるアクティブマトリクス型有機電界発光ディスプレイの断面構造を示す図である。

【0023】

同図に示すように、絶縁基板200上にバッファ層205を形成し、前記バッファ層205上にソース/ドレイン領域211、215を具備した半導体層210が形成され、ゲート絶縁膜220上にゲート電極225と、キャパシタの下部電極227が形成され、層間絶縁膜230上にコンタクトホール231、235を介して前記ソース/ドレイン領域211、215にそれぞれ接続されるソース/ドレイン電極241、245、及びキャパシタ上部電極247が形成される。

10

【0024】

基板の全面に保護膜250を形成した後に前記ソース/ドレイン電極のいずれか、たとえば、ドレイン電極245の一部を露出させるピアホール255を形成する。ITO膜のような透明導電膜を蒸着した後にパターンニングし、ピアホール255を介して前記ドレイン電極245に接続される下部電極としてのアノード電極260を形成する。

【0025】

基板の全面に画素分離膜270を蒸着した後、前記画素分離膜270をエッチングして開口部271を形成すると共に、前記アノード電極260を取り囲む溝275を形成する。前記開口部271内のアノード電極260上に有機発光層280を形成し、基板の全面にかけて上部電極としてのカソード電極290を形成する。

20

【0026】

なお、前記カソード電極290は、前記溝275を含む基板の全面にかけて前記アノード電極260と前記有機発光層280を完全に取り囲むように形成されるため、前記アノード電極260と有機発光層280がカソード電極290で取り囲まれる構造をなす。したがって、前記カソード電極290は、素子の陰極としての役割のみならず、屈折率の差により全反射された光を反射して基板の外部に取り出す反射層の役割を果たす。本発明におけるカソード電極は、電極のみならず反射層としての役割を果たすため、A1のような高反射率を有する材料を使用するのが好ましい。

30

【0027】

したがって、本発明では、有機発光層280から放出される光が屈折率の大きいITOとなるアノード電極260からその下部の屈折率の低い材料の保護膜250、層間絶縁膜230またはガラス基板200に伝わる途中で全反射される光がカソード電極290の側面から反射されるため、導波して側面から漏れるという光の損失を抑えるようになる。よって、有機発光層280から放出される光を各单位画素毎に限定して基板から取り出すことにより、単位画素毎に輝度を向上することができる。

【0028】

本発明の第1の実施の形態では、画素分離膜270に開口部271を形成する時、アノード電極260と有機発光層280を取り囲む溝275を同時に形成することにより、更なるマスクプロセスを必要としない。

40

【0029】

図3は、本発明の第2の実施の形態にかかる有機電界発光ディスプレイの断面構造を示す図である。

【0030】

第2の実施の形態にかかる有機電界発光ディスプレイは、第1の実施の形態にかかる有機電界発光ディスプレイと同じ構造を有し、ただ、有機発光層360とアノード電極360を取り囲むように形成される溝375が画素分離膜370と保護膜350にわたって形成されることだけが異なる。前記溝375は、画素分離膜370をエッチングして開口部

50

３７１を形成する時、前記画素分離膜３７０とその下部の保護膜３５０を同時にエッチングして形成することもできる。

【００３１】

一方、前記溝３７５は、ビアホール３５５の形成時に保護膜３５０をエッチングして第一次で溝を形成した後、開口部の形成時に前記第一次で形成した溝が露出するように前記画素分離膜をエッチングして第二次で溝を形成することにより、最終的に画素単位で前記アノード電極３６０と有機発光層３８０を取り囲む構造を有する溝３７５を保護膜３５０と画素分離膜３７０にわたって形成することもできる。

【００３２】

第２の実施の形態においても前記溝３７５を、ビアホール３５５と開口部３７１の形成時に保護膜３５０と画素分離膜３７０をエッチングすることで形成することにより、溝を形成するための更なるマスクプロセスを必要としない。 10

【００３３】

図４は、本発明の第３の実施の形態にかかる有機電界発光ディスプレイの断面構造を示す図である。

【００３４】

第３の実施の形態にかかる有機電界発光ディスプレイは、第１の実施の形態及び第２の実施の形態と同じ構造を有し、前記アノード電極４６０と有機発光層４８０を取り囲むように形成される溝４７５が画素分離膜４７０、保護膜４５０、及び層間絶縁膜４３０にわたって形成されることだけが異なる。 20

【００３５】

前記溝４７５は、前記画素分離膜４７０をエッチングして開口部４７１を形成する時、前記画素分離膜４７０、保護膜４５０、及び層間絶縁膜４３０をエッチングして形成することができる。一方、前記溝４７５を、コンタクトホール４３１、４３５の形成時に前記層間絶縁膜４３０をエッチングして第一次で溝を形成し、ビアホール４５５の形成時に第一次で形成した溝が露出するように前記保護膜４５０をエッチングして第二次で溝を形成した後、開口部４７１の形成時に前記第二次で形成した溝が露出するように画素分離膜４７０をエッチングして第三次で溝を形成することにより、最終的に画素単位毎に前記アノード電極４６０と有機発光層４８０を取り囲む構造を有する溝４７５を層間絶縁膜４３０、保護膜４５０、及び画素分離膜４７０にわたって形成することもできる。 30

【００３６】

第３の実施の形態においても前記溝４７５を、コンタクトホール４３１、４３５、及びビアホール４５５と開口部４７１の形成時に層間絶縁膜４３０、保護膜４５０、及び画素分離膜４７０をエッチングすることで形成することにより、溝を形成するための更なるマスクプロセスを必要としない。

【００３７】

本発明の第３の実施の形態のように、画素分離膜、保護膜、及び層間絶縁膜にわたってアノード電極と有機発光層を取り囲む溝を形成する場合は、溝に形成されたカソード電極と隣接する電極との間に発生する寄生キャパシタンスを考慮して適当な位置に溝を形成する必要がある。 40

【００３８】

図５は、本発明の実施の形態にかかる有機電界発光ディスプレイの平面構造を示す図である。

【００３９】

同図に示すように、本発明の実施の形態にかかる有機電界発光ディスプレイは、複数の単位画素領域５０１を具備し、各単位画素領域５０１には、ビアホール５５５を介してソース/ドレイン電極のいずれか、たとえば、ドレイン電極に接続されるアノード電極５６０が形成され、前記アノード電極５６０を取り囲むように溝５７５が形成される。

【００４０】

図２乃至図４の第１乃至第３の実施の形態で説明したように、前記アノード電極５６０ 50

を取り囲むように形成された溝 575 を含む基板の全面にカソード電極を形成すると、各々の単位画素領域 501 毎にカソード電極がその上部に有機薄膜層が形成された前記アノード電極 560 を完全に取り囲む構造をなす。

【0041】

したがって、本発明の有機電界発光ディスプレイでは、有機発光層から放出される光がガラス基板を通じて外部に取り出される時、屈折率の大きいITOとなるアノード電極から屈折率の低い保護膜またはガラス基板に伝わる途中で全反射される光は、アノード電極と有機発光層を完全に取り囲む構造で形成されたカソード電極により反射される。よって、カソード電極により有機発光層から放出される光を各单位画素毎に限定して全反射された光を反射することにより、画素単位毎に光取り出し率を増大し、輝度を向上することができる。

10

【0042】

このように、光が屈折率の高い媒質から屈折率の低い媒質に移動する途中で全反射された光が導波して消滅することを抑えるためには、有機発光層に近いところで光子を集め直進性を与えなければ効率増大が見込めなく、効率増大に最も効果的な位置は、発光層から近く且つ屈折率の差が激しい界面が最適の位置である。このために、本発明では、アノード電極と有機発光層を取り囲む溝を形成し、前記溝を含む基板の全面に単位画素毎にアノード電極と有機発光層を取り囲むようにカソード電極を形成することにより、各画素単位で有機発光層から放出される光をフォーカシングすることができる。

【図面の簡単な説明】

20

【0043】

【図1】従来のアクティブマトリクス型有機電界発光ディスプレイの断面構造を示す図である。

【図2】本発明の第1の実施の形態にかかる有機電界発光ディスプレイの断面構造を示す図である。

【図3】本発明の第2の実施の形態にかかる有機電界発光ディスプレイの断面構造を示す図である。

【図4】本発明の第3の実施の形態にかかる有機電界発光ディスプレイの断面構造を示す図である。

【図5】本発明の実施の形態にかかる有機電界発光ディスプレイの平面構造を示す図である。

30

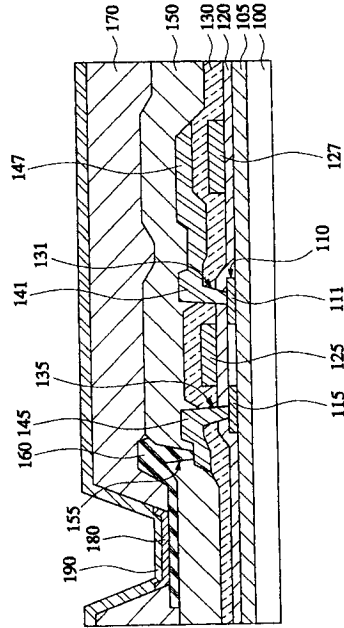
【符号の説明】

【0044】

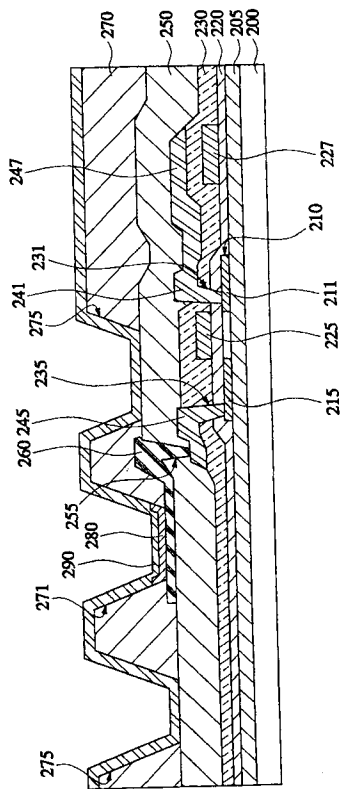
200	絶縁基板
205	バッファ層
210	半導体層
211	ソース領域
215	ドレイン領域
220	ゲート絶縁膜
225	ゲート電極
227	下部電極
230	層間絶縁膜

40

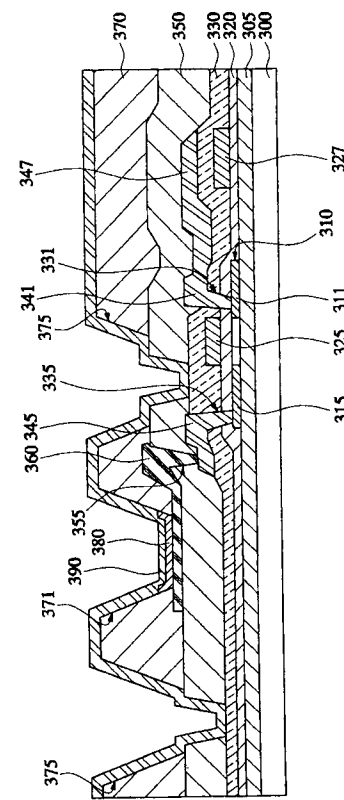
【図 1】



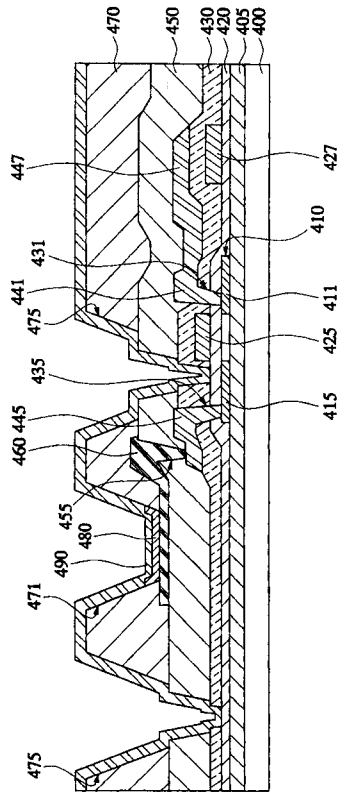
【図 2】



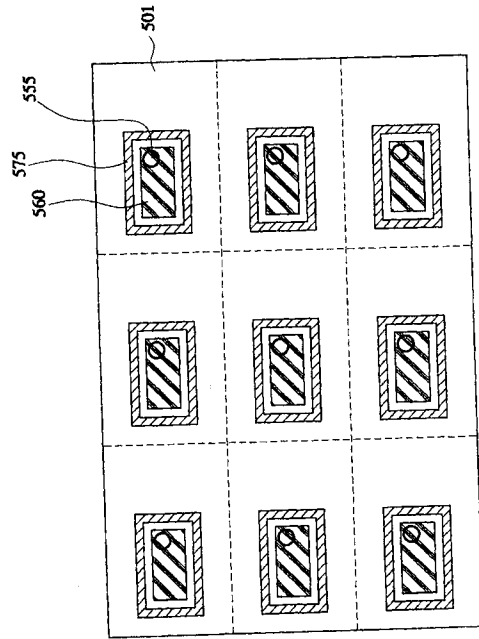
【図 3】



【図 4】



【図 5】



フロントページの続き

F ターム(参考) 3K007 AB02 AB03 BA06 CB01 CC01 DB03 EA00 FA00

专利名称(译)	有机电致发光显示器，亮度提高		
公开(公告)号	JP2004207218A	公开(公告)日	2004-07-22
申请号	JP2003309282	申请日	2003-09-01
[标]申请(专利权)人(译)	三星斯笛爱股份有限公司		
申请(专利权)人(译)	三星エスディアイ株式会社		
[标]发明人	具在本 朴鎮宇		
发明人	具 在本 朴 鎮宇		
IPC分类号	H05B33/26 G09F9/30 H01L27/32 H01L51/50 H01L51/52 H05B33/00 H05B33/02 H05B33/10 H05B33/12 H05B33/14 H05B33/22		
CPC分类号	H01L51/5271 H01L27/3244 H01L51/5221		
FI分类号	H05B33/26.Z H05B33/10 H05B33/14.A H05B33/22.Z G09F9/30.365 G09F9/30.365.Z H01L27/32 H05B33/12.B		
F-TERM分类号	3K007/AB02 3K007/AB03 3K007/BA06 3K007/CB01 3K007/CC01 3K007/DB03 3K007/EA00 3K007/FA00 3K107/AA01 3K107/BB01 3K107/CC02 3K107/DD02 3K107/DD28 3K107/DD90 3K107/EE03 3K107/GG12 5C094/AA10 5C094/BA03 5C094/BA27 5C094/DA13 5C094/EA06 5C094/ED11 5C094/GB10		
代理人(译)	渡边 隆		
优先权	1020020081856 2002-12-20 KR		
其他公开文献	JP4307186B2		
外部链接	Espacenet		

摘要(译)

提供了一种有机发光显示器，其能够通过针对每个像素单元聚焦从发光层发射的光来提高像素单元的光效率。根据本发明的有源矩阵有机电致发光显示器包括：第二绝缘膜，其形成在包括TFT的基板上，该TFT具有在第一绝缘膜上形成的源/漏电极；下部电极形成在第二绝缘膜上并连接到源/漏电极之一；第三绝缘膜具有暴露下部电极的一部分的开口；开口发光层形成在该部分中的下部电极上；形成为围绕发光层的凹槽；以及上部电极，形成在包括该凹槽的基板的整个表面上并围绕发光层。并且上电极用作反射层，该反射层在从发光层发射的光通过基板被提取的同时反射全反射的光。 [选择图]图2

