



(12)发明专利

(10)授权公告号 CN 103903556 B

(45)授权公告日 2017.09.08

(21)申请号 201310147032.X

(51)Int.Cl.

(22)申请日 2013.04.25

G09G 3/3233(2016.01)

(65)同一申请的已公布的文献号

审查员 张辉

申请公布号 CN 103903556 A

(43)申请公布日 2014.07.02

(30)优先权数据

10-2012-0152218 2012.12.24 KR

(73)专利权人 乐金显示有限公司

地址 韩国首尔

(72)发明人 郭相贤

(74)专利代理机构 北京三友知识产权代理有限公司

11127

代理人 吕俊刚 刘久亮

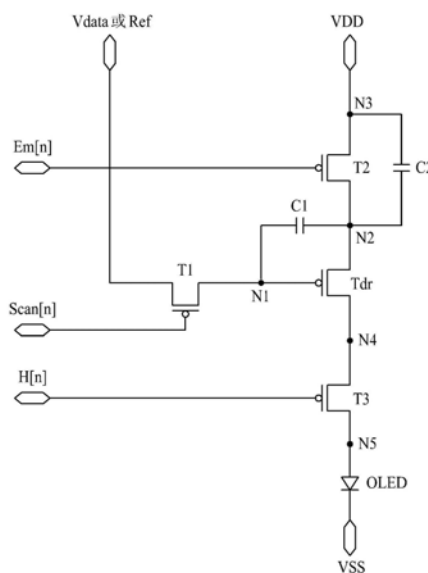
权利要求书2页 说明书8页 附图9页

(54)发明名称

有机发光二极管显示设备及其驱动方法

(57)摘要

有机发光二极管显示设备及其驱动方法。公开一种OLED显示设备。OLED显示设备包括第一晶体管、驱动晶体管、第一电容器、第二晶体管、OLED和第三晶体管。所述第一晶体管根据扫描信号向第一节点提供数据电压或者基准电压。所述驱动晶体管的栅极连接到所述第一节点，所述驱动晶体管的源极连接到第二节点，并且驱动晶体管的漏极连接到第四节点。所述第一电容器连接在所述第一节点和所述第二节点之间。所述第二晶体管向所述第二节点提供高电平源电压。OLED通过第一节点和第二节点之间的电压之间的电压差发光。第三晶体管根据第二发光控制信号将第四节点连接到第五节点。



1. 一种有机发光二极管OLED显示设备,所述OLED显示设备包括多个子像素,所述多个子像素中的每个子像素包括:

第一晶体管,所述第一晶体管根据扫描信号向第一节点提供数据电压或者基准电压;

驱动晶体管,所述驱动晶体管的栅极连接到所述第一节点,所述驱动晶体管的源极连接到第二节点,并且驱动晶体管的漏极连接到第四节点;

第一电容器,所述第一电容器连接在所述第一节点和所述第二节点之间,并且存储所述驱动晶体管的阈值电压;

第二电容器,所述第二电容器连接在所述第二节点和作为第二晶体管的源极的第三节点之间,

第二晶体管,所述第二晶体管根据第一发光控制信号向所述第二节点提供被施加到所述第三节点的高电平源电压;

OLED,所述OLED通过所述数据电压和所述基准电压之间的电压差发光;以及

第三晶体管,所述第三晶体管根据第二发光控制信号将所述第四节点连接到第五节点,所述第五节点是所述OLED的阳极;

其中,当所述扫描信号是第n个扫描信号、所述第一发光控制信号是第n个第一发光控制信号时,所述第二发光控制信号是第n+1个第一发光控制信号;

其中,紧接着针对每一个扫描线的对应的数据电压的采样完成、在所述第一晶体管从导通状态改变为关断状态并且所述第三晶体管从关断状态改变为导通状态之后所述OLED开始发光,并且

其中,所述数据电压在两个水平周期被施加到子像素,采样时段是一个水平周期,并且初始化时段和与感测时段的和是一个水平周期。

2. 根据权利要求1所述的OLED显示设备,其中,

通过经由扫描线所施加的扫描信号使所述第一晶体管导通,

通过经由第一发光控制线所施加的所述第一发光控制信号使所述第二晶体管导通,以及

通过经由第二发光控制线所施加的所述第二发光控制信号使所述第三晶体管导通。

3. 根据权利要求1所述的OLED显示设备,其中,当所述第一晶体管到所述第三晶体管被导通时,

所述基准电压被提供到所述第一节点,所述高电平源电压被提供到所述第二节点,并且所述第四节点连接到所述第五节点,使得所述第一节点的电压被初始化为所述基准电压。

4. 根据权利要求3所述的OLED显示设备,其中,当所述第一晶体管和所述第三晶体管被导通并且所述第二晶体管被关断时,

所述基准电压被提供到所述第一节点,所述第四节点连接到所述第五节点,并且所述第二节点的电压被降低到低于所述高电平源电压。

5. 根据权利要求4所述的OLED显示设备,其中,所述第二节点的电压被降低到所述基准电压与所述驱动晶体管的绝对阈值电压之和。

6. 根据权利要求4所述的OLED显示设备,其中,当所述第一晶体管被导通并且所述第二晶体管和所述第三晶体管被关断时,

所述数据电压被提供到所述第一节点。

7. 根据权利要求6所述的OLED显示设备,其中,当所述第一晶体管被关断并且所述第二晶体管和所述第三晶体管被导通时,所述OLED发光。

8. 一种有机发光二极管OLED显示设备的驱动方法,所述OLED显示设备包括多个子像素,所述多个子像素中的每个子像素包括第一晶体管、第二晶体管、第三晶体管、驱动晶体管、第一电容器、第二电容器和OLED,所述方法包括:

当所述第一晶体管到所述第三晶体管被导通时,根据施加到所述第一晶体管的扫描信号将第一节点的电压初始化为基准电压,所述第一节点是所述驱动晶体管的栅极;

当所述第一晶体管和所述第三晶体管被导通并且所述第二晶体被关断时,在连接到作为所述驱动晶体管的源极的第二节点的所述第一电容器中存储所述驱动晶体管的阈值电压,所述第一电容器的一端连接到所述第一节点;

当所述第一晶体管被导通并且所述第二晶体管和所述第三晶体管被关断时,向所述第一节点提供数据电压;

当所述第一晶体管被关断并且所述第二晶体管和所述第三晶体管被导通时,所述OLED通过所述数据电压和所述基准电压之间的电压差进行发光;

其中,通过经由扫描线所施加的扫描信号使所述第一晶体管导通,通过第一发光控制信号使所述第二晶体管导通,以及通过第二发光控制信号使所述第三晶体管导通;以及

其中,当所述扫描信号是第n个扫描信号、所述第一发光控制信号是第n个第一发光控制信号时,所述第二发光控制信号是第n+1个第一发光控制信号;

其中,紧接着针对每一个扫描线的对应的数据电压的采样完成、在所述第一晶体管从导通状态改变为关断状态并且所述第三晶体管从关断状态改变为导通状态之后所述OLED开始发光,并且

其中,所述数据电压在两个水平周期被施加到子像素,采样时段是一个水平周期,并且初始化时段与感测时段的和是一个水平周期。

9. 根据权利要求8所述的方法,其中,对电压进行初始化的步骤包括:

向所述第二节点提供高电平源电压;以及

将第四节点连接到第五节点,所述第四节点是所述驱动晶体管的漏极,并且所述第五节点是所述OLED的阳极。

10. 根据权利要求8所述的方法,其中,存储所述阈值电压的步骤包括:

向所述第一节点提供所述基准电压;以及

将所述第二节点的电压降低到所述基准电压与所述驱动晶体管的绝对阈值电压之和。

11. 根据权利要求8所述的方法,其中,

所述第二晶体管的源极连接到接收高电平源电压的第三节点,

所述第二晶体管的漏极连接到所述第二节点,以及

所述第二电容器连接在所述第二节点和所述第三节点之间。

12. 根据权利要求8所述的方法,其中,提供所述数据电压的步骤包括:将第四节点与第五节点断开,所述第四节点是所述驱动晶体管的漏极,并且所述第五节点是所述OLED的阳极。

有机发光二极管显示设备及其驱动方法

技术领域

[0001] 本发明涉及显示设备,更具体地,涉及有机发光二极管(OLED)显示设备及其驱动方法。

背景技术

[0002] 随着面向信息的社会的发展,对显示器领域的各种要求在增加,因而,对薄、轻并且具有低功耗的各种平板显示设备进行了研究,例如,平板显示设备被分类为液晶显示(LCD)设备、等离子体显示板(PDP)设备、OLED显示设备等。

[0003] 具体地,最近被积极研究的OLED显示设备向各个像素施加具有各个电平的数据电压Vdata,以显示不同的灰阶,因而实现图像。

[0004] 为此,多个像素中的每一个包括一个或者更多个电容器、OLED和作为电流控制元件的驱动晶体管。具体地,通过驱动晶体管控制在OLED中流动的电流,并且驱动晶体管的阈值电压偏差和在OLED中流动的电流的量被各种参数改变,造成屏幕的亮度不均匀。

[0005] 然而,驱动晶体管的特性根据驱动晶体管的各种的制造工艺变量而变化,所以产生了驱动晶体管的阈值电压偏差。为了克服这个限制,每一个像素通常包括补偿电路,其中该补偿电路包括用于补偿阈值电压偏差的多个晶体管和电容器。

[0006] 最近,随着消费者对高分辨率的要求增加,需要高分辨率OLED显示设备。为此,为了高的分辨率,必须集成更多像素到单位面积,因而,要求减少用于补偿阈值电压偏差的补偿电路中包括的晶体管、电容器和线路的数量。

发明内容

[0007] 因此,本发明涉及一种有机发光二极管(OLED)显示设备及其驱动方法,其基本上消除了由于现有技术的限制和缺点而导致的一个或更多个问题。

[0008] 本发明的一个方面涉及提供可补偿阈值电压偏差和高电平源电压偏差并且适用于大面积的OLED显示设备及其驱动方法。

[0009] 本发明的其它优点、及特征一部分将在以下的说明书中进行阐述,并且一部分对于本领域的技术人员来说将在研读以下内容后变得清楚,或者可以从本发明的实践获知。本发明的这些目的和其它优点可以通过在本书面描述及其权利要求书及附图中具体指出的结构来实现和获得。

[0010] 为了实现这些和其它优点,并且根据本发明的目的,如这里所具体实施和广泛描述的,一种OLED显示设备,所述OLED显示设备包括:第一晶体管,所述第一晶体管根据扫描信号向第一节点提供数据电压或者基准电压;驱动晶体管,所述驱动晶体管的栅极连接到所述第一节点,所述驱动晶体管的源极连接到第二节点,并且驱动晶体管的漏极连接到第四节点;第一电容器,所述第一电容器连接在所述第一节点和所述第二节点之间,并且存储所述驱动晶体管的阈值电压;第二电容器,所述第二电容器连接在所述第二节点和作为第二晶体管的源极的第三节点之间;第二晶体管,所述第二晶体管根据第一发光控制信号向

所述第二节点提供被施加到所述第三节点的高电平源电压；OLED，所述OLED通过所述数据电压和所述基准电压之间的电压差发光；以及第三晶体管，所述第三晶体管根据第二发光控制信号将所述第四节点连接到第五节点，所述第五节点是所述OLED的阳极。

[0011] 在本发明的另一个方面，提供一种OLED显示设备的驱动方法，所述OLED显示设备包括第一晶体管到第三晶体管、驱动晶体管、第一电容器和第二电容器和OLED，所述方法包括：当所述第一晶体管到所述第三晶体管被导通时，根据施加到所述第一晶体管的扫描信号将第一节点的电压初始化为基准电压，所述第一节点是所述驱动晶体管的栅极；当所述第一晶体管和所述第三晶体管被导通并且所述第二晶体被关断时，在连接到作为所述驱动晶体管的源极的第二节点的所述第一电容器中存储所述驱动晶体管的阈值电压，所述第一电容器的一端连接到所述第一节点；当所述第一晶体管被导通并且所述第二晶体管和所述第三晶体管被关断时，向所述第一节点提供所述数据电压；以及当所述第一晶体管被关断并且所述第二晶体管和所述第三晶体管被导通时，所述OLED通过所述数据电压和所述基准电压之间的电压差进行发光。

[0012] 应该理解的是，对本发明的以上概述和以下详述都是示例性和解释性的，并旨在对所要求保护的本发明提供进一步的解释。

附图说明

[0013] 附图被包括进来以提供对本发明的进一步理解，并结合到本申请中且构成本申请的一部分，这些附图例示了本发明的实施方式，并与说明书一起用于解释本发明的原理。在附图中：

[0014] 图1是示意地例示根据本发明的实施方式的OLED显示设备的构造的图；

[0015] 图2是示意地例示图1的子像素的等效电路的图；

[0016] 图3是根据提供到图2的等效电路图的每一个控制信号的实施方式的时序图；

[0017] 图4是详细示出图3的时序图的时序图；

[0018] 图5A到图5D是用于描述根据本发明的实施方式的OLED显示设备的驱动方法的图；

[0019] 图6是根据提供到图2的等效电路图的每一个控制信号的另一个实施方式的时序图；以及

[0020] 图7是用于描述由于根据本发明的实施方式的OLED显示设备的阈值电压偏差引起的电流的变化的图。

具体实施方式

[0021] 下面将详细描述本发明的示例性实施方式，在附图中例示出了本发明的示例性实施方式的示例。尽可能在整个附图中用相同的附图标记代表相同或类似构件。

[0022] 下面将参照附图来详细地描述本发明的示例性实施方式。

[0023] 图1是示意地例示根据本发明的实施方式的OLED显示设备的构造的图。

[0024] 如图1所例示的，根据本发明的实施方式的OLED显示设备100包括面板110、时序控制器120、扫描驱动器130和数据驱动器140。

[0025] 面板110包括按照矩阵类型排列的多个子像素SP。面板110中包括的子像素SP根据（从扫描驱动器130通过多个扫描线SL1到SL_m提供的）各个扫描信号和从数据驱动器140通

过多个数据线DL1到DLn提供的各个数据信号发射光。另外,可以通过扫描信号、数据信号、通过多个第一发光控制线(未示出)从扫描驱动器130提供的多个第一发光控制信号和从扫描驱动器130通过多个第二发光控制线(未示出)提供的多个第二发光控制信号来控制子像素SP的发光。

[0026] 为此,一个子像素包括OLED、和用于驱动OLED的多个晶体管和电容器。将参照图2详细描述每一个子像素SP的详细构造。

[0027] 时序控制器120从外部接收垂直同步信号Vsync、水平同步信号Hsync、数据使能信号DE、时钟信号CLK和视频信号。另外,时序控制器120以帧为单位将外部输入的视频信号对准到数字图像数据RGB。

[0028] 例如,时序控制器120通过包括垂直同步信号Vsync、水平同步信号Hsync、数据使能信号DE和时钟信号CLK在内的时序信号来控制每一个扫描驱动器130和数据驱动器140的操作时序。

[0029] 为此,时序控制器120产生用于控制扫描驱动器130的操作时序的选通控制信号GCS和用于控制数据驱动器140的操作时序的数据控制信号DCS。

[0030] 扫描驱动器130根据从时序控制器120提供的选通控制信号GCS产生用于使能每一个子像素SP中包括的晶体管的操作的扫描信号“Scan”,并且通过扫描线SL将扫描信号“Scan”提供到面板110。另外,扫描驱动器130产生作为一种扫描信号的第一发光控制信号Em和第二发光控制信号“H”,并且可以通过各个第一发光控制线和第二发光控制线(未示出)将第一发光控制信号Em和第二发光控制信号H提供到面板100。在下文,通过扫描线中的第n个扫描线施加的扫描信号被假定为扫描信号Scan[n]。

[0031] 数据驱动器140通过从时序控制器120提供的数字图像数据RGB和数据控制信号DCS产生数据信号,并且通过各个数据线DL将所产生的数据信号提供到面板110。

[0032] 在下文,将参照图1和图2详细描述每一个子像素的详细构造。

[0033] 图2是示意地例示图1的子像素的等效电路的图。

[0034] 如图2所例示,每一个子像素SP可以包括第一晶体管T1到第三晶体管T3、驱动晶体管Tdr、第一电容器C1和第二电容器C2和有机发光二极管(OLED)。

[0035] 如图2所例示,第一晶体管T1到第三晶体管T3和驱动晶体管Tdr是PMOS晶体管,但是不限于此。作为另一个示例,可向其应用NMOS晶体管,在此情况下用于导通PMOS晶体管的电压具有与用于导通NOMS晶体管的电压相反的极性。

[0036] 数据电压Vdata或者基准电压Ref被施加到第一晶体管T1的源极,扫描信号Scan[n]被施加到第一晶体管T1的栅极,并且第一晶体管T1的漏极连接到作为驱动晶体管Tdr的栅极的第一节点N1。

[0037] 例如,数据电压Vdata或者基准电压Ref可以通过数据线DL施加到第一晶体管T1的源极,并且可以根据通过扫描线SL提供的扫描信号Scan[n]控制第一晶体管T1的操作。

[0038] 因此,第一晶体管T1可以根据扫描信号Scan[n]导通,并且向第一节点N1提供数据电压Vdata或者基准电压Ref。

[0039] 在此,基准电压Ref可以是具有恒定电平的直流(DC)电压,并且多个数据电压Vdata可以是在三个水平周期(3H)施加的不同的相继电压。例如,当在一个水平周期(1H)期间第n-1个数据电压Vdata[n-1]被施加到第一晶体管T1的源极时,在下两个水平周期(2H)

期间基准电压Ref可以被施加到第一晶体管T1的源极,接着,在下一个水平周期(1H)期间第n个数据电压Vdata[n]可以被施加到第一晶体管T1的源极,并且,相继地,相继的数据电压可以在三个水平周期(3H)被施加到第一晶体管T1的源极。

[0040] 当基准电压Ref被施加到第一节点N1时,基准电压Ref可以将作为驱动晶体管Tdr的栅极的第一节点N1初始化为基准电压Ref。

[0041] 高电平源电压VDD可以被施加到作为第二晶体管T2的源极的第三节点N3,第一发光控制信号Em[n]可以被施加到第二晶体管T2的栅极,并且第二晶体管T2的漏极可以连接到作为驱动晶体管Tdr的源极的第二节点N2。

[0042] 例如,当高电平源电压VDD被施加到第三节点N3并且第二晶体管T2根据通过第一发光控制线提供的第一发光控制信号Em[n]导通时,第三节点N3和可以连接到第二节点N2,因而高电平源电压VDD可以被施加到第二节点N2。

[0043] 第一电容器C1可以连接在第一节点N1和第二节点N2之间。

[0044] 例如,第一电容器C1可以感测驱动晶体管Tdr的阈值电压“Vth”,并且具体地,第一电容器C1可以存储驱动晶体管Tdr的阈值电压。

[0045] 第二电容器C2可以连接在第二节点N2和接收高电平源电压VDD的第三节点N3之间。

[0046] 例如,当第二晶体管T2被第一发光控制信号Em[n]关断并因而第三节点N3与第二节点N2断开时,高电平源电压VDD可以被连续施加到第二电容器C2的一端。

[0047] 驱动晶体管Tdr的栅极可以连接到第一节点N1,驱动晶体管Tdr的源极可以连接到第二节点N2,并且驱动晶体管Tdr的漏极可以连接到第四节点N4。

[0048] 可以通过驱动晶体管Tdr的源极-栅极电压“Vgs”和驱动晶体管Tdr的阈值电压Vth的和“Vgs+Vth”决定在以下描述的有机发光二极管(OLED)中流动的电流的量,并且最终由补偿电路利用数据电压Vdata和基准电压Ref来确定有机发光二极管(OLED)中流动的电流的量。

[0049] 因此,由于在OLED中流动的电流的量与数据电压Vdata的电平成正比,所以根据本发明的实施方式的OLED显示设备向各个子像素SP施加各个电平的数据电压Vdata以实现不同的灰阶,因而显示图像。

[0050] 第二发光控制信号H[n]可以被施加到第三晶体管T3的栅极,第三晶体管T3的源极可以连接到作为驱动晶体管Tdr的漏极的第四节点N4,并且第三晶体管T3的漏极可以连接到作为OLED的阳极的第五节点N5。

[0051] 例如,当第三晶体管T3根据通过第二发光控制线提供的第二发光控制信号H[n]而导通时,第四节点N4可以连接到第五节点N5,因而,OLED可以发光。

[0052] 例如,当第三晶体管T3被第二发光控制信号H[n]关断时,OLED可以被关断,并且当第三晶体管T3导通时,可以通过扫描信号Scan[n]和第一发光控制信号Em[n]来控制OLED的发光。

[0053] 在这个示例中,第二发光控制信号H[n]可以是不同于第一发光控制信号Em[n]的单独的发光控制信号,但是,当第一发光控制信号是第n个第一发光控制信号Em[n]时,第二发光控制信号H[n]可以是第n+1个第一发光控制信号Em[n+1]。

[0054] OLED的阳极可以连接到第五节点N5,并且低电平源电压VSS可以被施加到OLED的

阴极。

[0055] 在下文,参照图3和图5A到图5D详细描述根据本发明的实施方式的OLED显示设备中包括的每一个子像素的操作。

[0056] 图3是根据提供到图2的等效电路图的每一个控制信号的实施方式的时序图。图5A到图5D是用于描述根据本发明的实施方式的OLED显示设备的驱动方法的图。

[0057] 如图3所示,根据本发明的实施方式的OLED显示设备可以落入初始化时段 t_1 、感测时段 t_2 、采样时段 t_3 和发光时段 t_4 ,并且在各个时段 t_1 到 t_4 期间操作。初始化时段 t_1 、感测时段 t_2 和采样时段 t_3 可以是一个水平周期(1H)。

[0058] 在下文,如图5A到图5D所例示,由于传递高电平源电压的线的电阻导致的IR电压降使得施加到第三节点 N_3 的高电平源电压被改变,因而,假定在各个时段 t_1 到 t_4 施加的高电平源电压 VDD_1 到 VDD_4 具有不同值。

[0059] 在初始时段 t_1 期间,如图3所示,具有低电平的扫描信号 $Scan[n]$ 和第一发光控制信号 $Em[n]$ 和第二发光控制信号 $H[n]$ 可以被施加到子像素,并且基准电压 Ref 可以通过数据线被施加到第一晶体管 T_1 的源极。

[0060] 因此,如图5A所例示,第一晶体管 T_1 可以被具有低电平的扫描信号 $Scan[n]$ 导通,第二晶体管 T_2 可以被具有低电平的第一发光控制信号 $Em[n]$ 导通,并且第三晶体管 T_3 可以被具有低电平的第二发光控制信号 $H[n]$ 导通。

[0061] 另外,由于第一晶体管 T_1 被导通,基准电压 Ref 可以被通过数据线提供到作为第一晶体管 T_1 的源极的第一节点 N_1 ,并且第一节点 N_1 的电压可以被初始化为基准电压 Ref 。此外,由于第二晶体管 T_2 被导通,施加到作为第二晶体管 T_2 的源极的第三节点 N_3 的高电平源电压 VDD_1 可以被提供到作为驱动晶体管 T_{dr} 的源极的第二节点 N_2 。另外,随着第三晶体管 T_3 被导通,第四节点 N_4 可以连接到第五节点 N_5 。

[0062] 例如,在初始化时段 t_1 ,随着第四节点 N_4 连接到第五节点 N_5 ,电流在OLED中流动,但是,由于初始化时段 t_1 是等于一个水平周期(1H)的非常短的时段,从OLED发射的光对观众的眼睛而言不可见。作为驱动晶体管 T_{dr} 的栅极的第一节点 N_1 的电压可以仅仅被初始化为基准电压 Ref 。

[0063] 结果,在初始时段 t_1 期间,随着第三晶体管 T_3 导通,电流可以在OLED中流动,但是由于第一晶体管 T_1 被导通,作为驱动晶体管 T_{dr} 的栅极的第一节点 N_1 的电压可以被初始化为作为恒定DC电压的基准电压 Ref 。

[0064] 随后,在感测时段 t_2 期间,如图3所示,具有低电平的扫描信号 $Scan[n]$ 和第二发光控制信号 $H[n]$ 和具有高电平的第一发光控制信号 $Em[n]$ 可以被施加到子像素。

[0065] 因此,如图5B所例示,第一晶体管 T_1 可以被具有低电平的扫描信号 $Scan[n]$ 导通,第二晶体管 T_2 可以被具有高电平的第一发光控制信号 $Em[n]$ 关断,第三晶体管 T_3 可以被具有低电平的第二发光控制信号 $H[n]$ 导通,并且基准电压 Ref 可以通过数据线被施加到第一晶体管 T_1 的源极。

[0066] 另外,随着第一晶体管 T_1 维持导通状态,基准电压 Ref 可以通过数据线被提供到作为第一晶体管 T_1 的源极的第一节点 N_1 ,并且第一节点 N_1 的电压可以维持基准电压 Ref 。此外,由于第二晶体管 T_2 被关断,第二节点 N_2 和第三节点 N_3 之间的直接连接可以被破坏,但是高电平源电压 VDD 可以被提供到作为第二电容器 C_2 的一端的第三节点 N_3 。另外,随着第三晶

晶体管T3维持导通状态,第四节点N4和第五节点N5之间的连接可以被维持。

[0067] 例如,在感测时段t2期间,尽管第一节点N1的电压维持基准电压Ref,但是由于第二晶体管T2关断,因此第二节点N2和第三节点N3之间的直接连接被破坏,并且在初始化时段t1期间在第一电容器C1和第二电容器C2中存储的电荷可以被释放,因而第二节点N2的电压可以进一步降低到低于作为在初始化时段t1期间第二节点N2的电压的高电平源电压VDD1。

[0068] 结果,在感测时段t2,第二节点N2的电压可以降低为低于高电平源电压VDD1,接着降低到比基准电压Ref(作为驱动晶体管Tdr的栅极的第一节点N1的电压)大了驱动晶体管Tdr的绝对阈值电压“ $|V_{th}|$ ”的电压“ $Ref+|V_{th}|$ ”。因此,在感测时段t2结束时,驱动晶体管Tdr的阈值电压“ V_{th} ”可以被存储在第二电容器C2中。

[0069] 原因是由于驱动晶体管Tdr具有源极跟随器型连接,作为驱动晶体管Tdr的源极的第二节点N2的电压降低,接着降低到比基准电压Ref(驱动晶体管Tdr的栅极的电压,该电压为直至驱动晶体管Tdr被关断为止的电压)大了驱动晶体管Tdr的绝对阈值电压“ $|V_{th}|$ ”的电压“ $Ref+|V_{th}|$ ”。

[0070] 因此,在感测时段t2期间,第二电容器C2可以感测驱动晶体管Tdr的阈值电压“ V_{th} ”。

[0071] 随后,在采样时段t3期间,如图3所例示,具有低电平的扫描信号Scan[n]和具有高电平的第一发光控制信号Em[n]和第二发光控制信号H[n]可以被施加到子像素。

[0072] 因此,如图5C所例示,第一晶体管T1可以被具有低电平的扫描信号Scan[n]导通,第二晶体管T2和第三晶体管T3可以被具有高电平的第一发光控制信号Em[n]和第二发光控制信号H[n]关断,并且数据电压Vdata可以通过数据线被施加到第一晶体管T1的源极。

[0073] 另外,随着第一晶体管T1导通,数据电压Vdata[n]可以通过数据线被提供到作为第一晶体管T1的源极的第一节点N1。此外,由于第二晶体管T2维持关断状态,高电平源电压VDD3可以被连续提供到作为第二电容器C2的一端的第三节点N3。另外,随着第三晶体管T3关断,第四节点N4可以与第五节点N5断开,因而,OLED可以被关断。

[0074] 例如,在感测时段t2期间,基准电压Ref可以被提供到作为第一电容器C1的一端的第二节点N2,接着在采样时段t3期间,随着数据电压Vdata[n]被提供到第二节点N2,作为第一电容器C1的另一端的第三节点N3也发生改变。然而,由于在第一电容器C1中存储的电压被维持而没有任何变化并且第一电容器C1和第二电容器C2被串联连接,所以可以根据第一电容器C1的电容值“ c_1 ”与第二电容器C2的电容值“ c_2 ”的比来确定第三节点N3的电压。因此,第三节点N3的电压可以表示为“ $V_{data}[n]-[Ref+|V_{th}|+\{c_1/(c_1+c_2)\}(V_{data}[n]-Ref)]$ ”,“ $Ref+|V_{th}|$ ”是第三节点N3的电压,“ $V_{data}[n]-Ref$ ”是第二节点N2的电压的变化,并且“ $c_1/(c_1+c_2)$ ”是第一电容器C1和第二电容器C2的电容值比。因此,等于电压“ $V_{data}[n]-[Ref+|V_{th}|+\{c_1/(c_1+c_2)\}(V_{data}[n]-Ref)]$ ”的电压“ V_{C1} ”可以被存储在第二电容器C2中。为了提供附加描述,在第二电容器C2中存储的电压“ V_{C1} ”可以变为电压“ $\{c_2/(c_1+c_2)\}(V_{data}[n]-Ref)-|V_{th}|$ ”。

[0075] 因此,由于第一电容器C1和第二电容器C2的电容值比影响在以下描述的OLED中流动的电流“ I_{oled} ”,在OLED中流动的电流“ I_{oled} ”是峰值的情况相比于电容值比不影响电流“ I_{oled} ”的情况需要更大的电压,因而由于数据电压引起的在OLED中的电流“ I_{oled} ”的分辨

能力(resolving power)可被增强。

[0076] 结果,在采样时段t3期间,第一电容器C1可以对在发光时段t4期间OLED的发光而要求的数据电压采样。

[0077] 紧接着在每一个帧中对应的扫描线的采样完成之后,根据本发明的实施方式的OLED显示设备中包括的每一个OLED开始发光。

[0078] 换句话说,以下参照图4更详细描述全部扫描线被扫描并且全部OLED立即发光的操作。

[0079] 图4是详细示出图3的时序图的时序图。在根据本发明的实施方式的OLED显示设备中,当假定扫描线的数量是m个时,扫描信号Scan[1]、Scan[n]和Scan[m]分别施加到第一扫描线、第n扫描线和第m扫描线,并且第一数据电压Vdata[1]到第n数据电压Vdata[m]被施加到与每一个扫描线交叉的一个数据线。

[0080] 在此,向各个子像素施加多个数据电压的扫描时段可以包括针对扫描线的初始化时段t1、感测时段t2、采样时段t2和发光时段t4。

[0081] 因而,紧接着在针对每一个扫描线的对应的数据电压的采样完成之后,OLED开始发光。

[0082] 在发光时段t4期间,如图3所例示,具有高电平的扫描信号Scan[n]和具有低电平的第一发光控制信号Em[n]和第二发光控制信号H[n]可以被施加到子像素。

[0083] 因此,如图5D所例示,第一晶体管T1可以被具有高电平的扫描信号Scan[n]关断,第二晶体管T2和第三晶体管T3可以分别被具有低电平的第一发光控制信号Em[n]和第二发光控制信号H[n]导通,并且基准电压Ref可以通过数据线被施加到第一晶体管T1的源极。然而,由于第一晶体管T1被具有高电平的扫描信号Scan[n]关断,因此第一节点N1的电压可以不改变。另外,由于第二晶体管T2被导通,随着高电平源电压VDD4被直接提供到第三节点N3并且第三晶体管T3被导通,第四节点N4可以被连接到第五节点N5,因而,OLED可以开始发光。

[0084] 因此,可以通过在驱动晶体管Tdr中流动的电流确定在OLED中流动的电流Ioled,并且可以通过驱动晶体管Tdr的栅极-源极电压(Vgs)和驱动晶体管Tdr的阈值电压(Vth)来确定在驱动晶体管Tdr中流动的电流。电流Ioled可以按照以下算式(1)定义。另外,由于在在采样时段t3期间在第一电容器C1中存储的电压“VC1”,作为驱动晶体管Tdr的栅极的第一节点N1的电压可以变为电压“VDD4+{c2/(c1+c2)}(Vdata[n]-Ref)-|Vth|”。

$$[0085] \quad I_{oled} = K \times (V_{gs} - V_{th})^2$$

$$[0086] \quad = K \times (V_{sg} + V_{th})^2$$

$$[0087] \quad = K \times [VDD - VDD4 - \{c1/(c1+c2)\}(Vdata[n] - Ref) + |Vth| + Vth]^2$$

$$[0088] \quad = K \times [\{c2/(c1+c2)\}(Vdata[n] - Ref) + |Vth| - |Vth|]^2$$

$$[0089] \quad = K \times [\{c2/(c1+c2)\}(Vdata[n] - Ref)]^2 \quad (1)$$

[0090] 其中“K”表示根据驱动晶体管Tdr的结构和物理属性确定的比例常数,并且可以通过驱动晶体管Tdr的迁移率和驱动晶体管Tdr的沟道宽度“W”和长度“L”的比“W/L”来确定。另外,当OLED中包括的晶体管是PMOS晶体管时,晶体管的阈值电压具有负值。驱动晶体管Tdr的阈值电压“Vth”不总是具有恒定值,并且根据驱动晶体管Tdr的操作状态发生阈值电压“Vth”的偏离。

[0091] 参照算式(1),在根据本发明的实施方式的OLED显示设备中,在发光时段 t_4 期间,在OLED中流动的电流 I_{oled} 不受驱动晶体管 T_{dr} 的阈值电压“ V_{th} ”影响,并且可以仅仅通过数据电压 V_{data} 和基准电压 Ref 之间的差确定。根据本发明的实施方式的OLED显示设备不受由于传递高电平源电压的线的电阻导致的IR电压降而改变的高电平源电压的影响。

[0092] 在图3中,以上已经描述了可以通过诸如扫描信号 $Scan[n]$ 和第一发光控制信号 $Em[n]$ 和第二发光控制信号 $H[n]$ 这样的控制信号对第一晶体管 T_1 到第三晶体管 T_3 的每一个的操作进行控制,并且数据电压可以在三个水平周期(3H)被施加到各个子像素。然而,在另一个实施方式中,第二发光控制信号 $H[n]$ 可以是接着第 n 个第一发光控制信号 $Em[n]$ 的第 $n+1$ 个第一发光控制信号 $Em[n+1]$,并且数据电压可以在两个水平周期(2H)被施加到各个子像素。

[0093] 在下文,将参照图6描述根据本发明的另一实施方式的控制信号。

[0094] 图6是根据提供到图2的等效电路图的每一个控制信号的根据另一个实施方式的时序图。

[0095] 如图6所示,可以看到,不同于图5的数据电压,下一个数据电压在两个水平时段(2H)被施加到子像素,另外,基准电压 Ref 在两个水平周期(2H)被施加到子像素。可以看到,第二发光控制信号“ $H[n]$ ”是第 $n+1$ 个第一发光控制信号“ $Em[n+1]$ ”。

[0096] 如图6所示,类似于图5,根据本发明的实施方式的OLED显示设备可以落入初始化时段 t_1 、感测时段 t_2 、采样时段 t_3 和发光时段 t_4 ,并且在各个时段 t_1 到 t_4 期间操作。在此,采样时段 t_3 可以是一个水平周期(1H),并且初始化时段 t_1 和感测时段 t_2 可以是一个水平周期(1H)。

[0097] 因此,通过补偿由于驱动晶体管的操作状态导致的阈值电压偏离和由IR电压降导致的高电平源电压偏离,根据本发明的实施方式的OLED显示设备可以维持在每一个OLED中流动的恒定电流,因而防止图像质量退化。

[0098] 另外,由于补偿电路中包括的晶体管和电容器的数量小,所以根据本发明的实施方式OLED可以适用于大面积。

[0099] 图7是用于描述由于根据本发明的实施方式的OLED显示设备的阈值电压偏差引起的电流的变化的图。

[0100] 如图7所示,可以看到,在OLED中流动的电流 I_{oled} 的程度与数据电压 V_{data} 成正比,但是在相同数据电压 V_{data} 下,电流 I_{oled} 的程度不会随阈值电压偏差“ dV_{th} ”发生很大的改变。

[0101] 根据本发明的实施方式,通过对由于驱动晶体管的操作状态导致的阈值电压偏差和由于IR电压降导致的高电平源电压偏差进行补偿,在OLED中流动的电流可以被维持不变,因而防止图像质量退化。

[0102] 对于本领域技术人员而言,很明显,可以在不脱离本发明的精神或范围的情况下对本发明做出各种修改和变化。因此,本发明旨在涵盖本发明的落入所附权利要求及其等同物范围内的这些修改和变化。

[0103] 本申请要求2012年12月24日提交的韩国专利申请No.10-2012-0152218的优先权,其如同全面在此阐述一样通过引用结合于此。

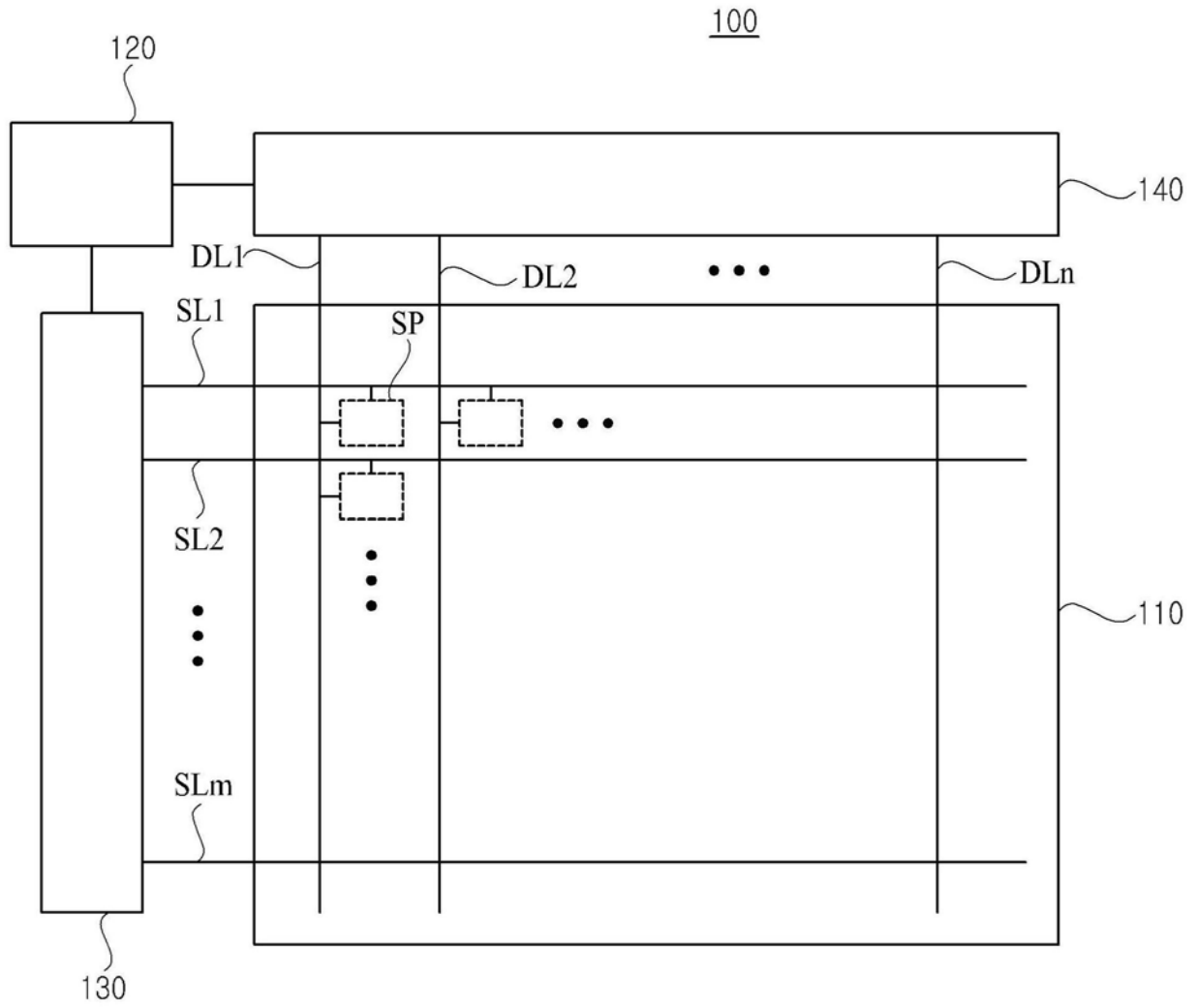


图1

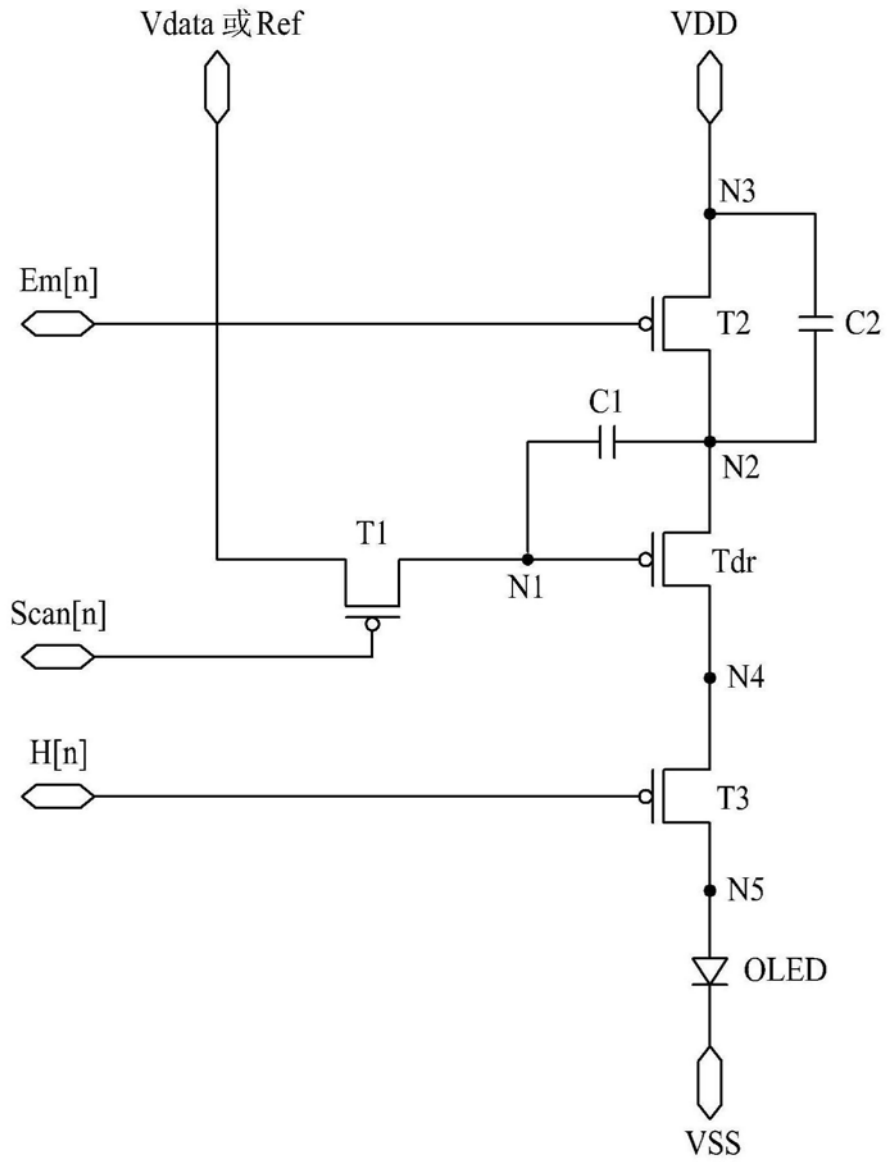


图2

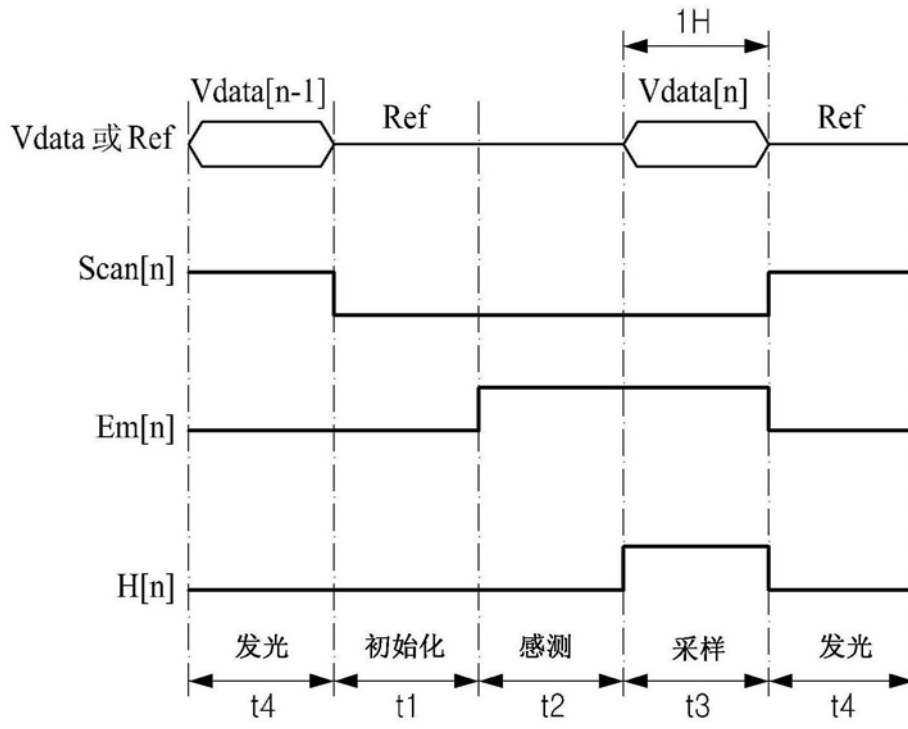


图3

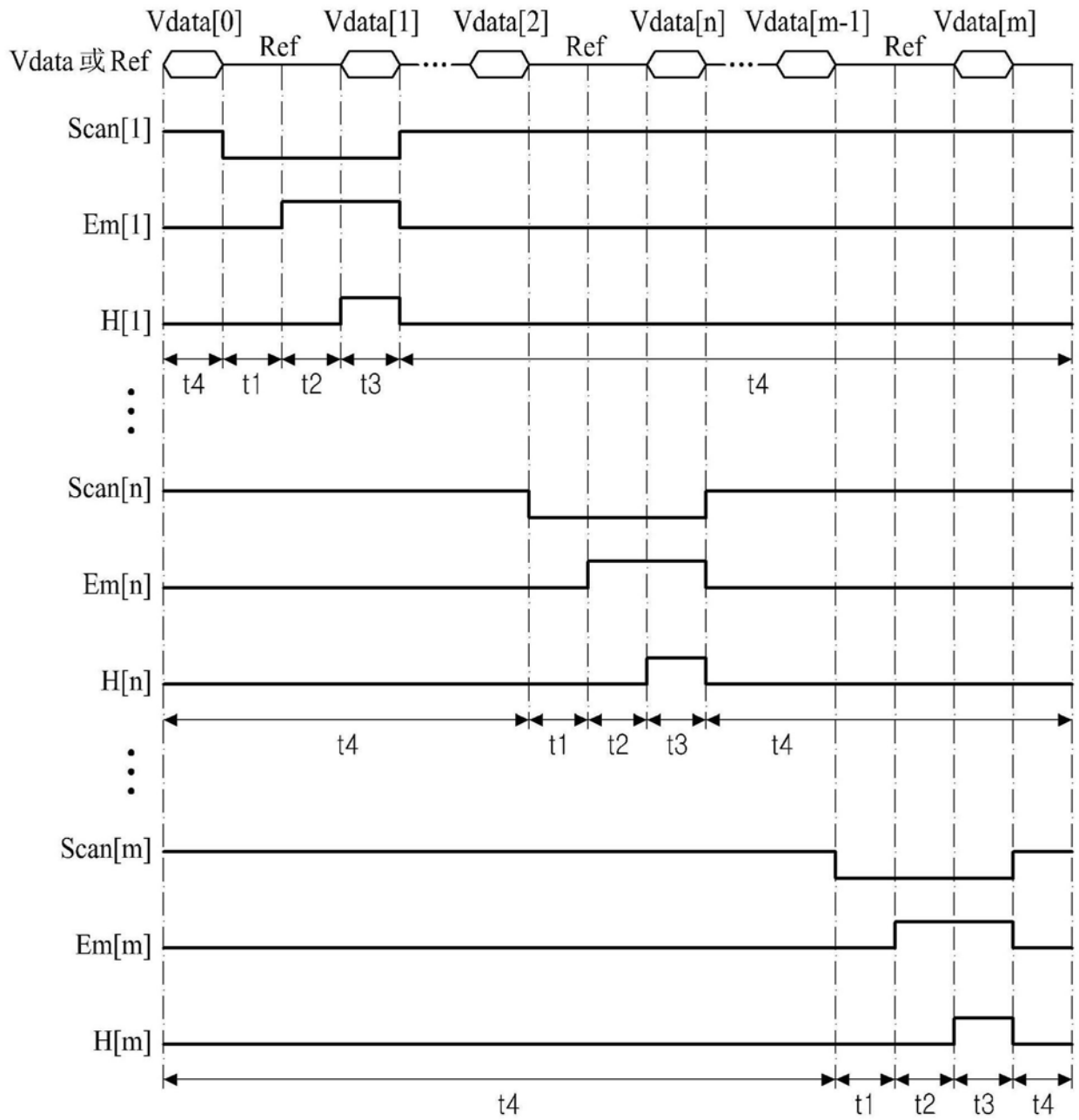


图4

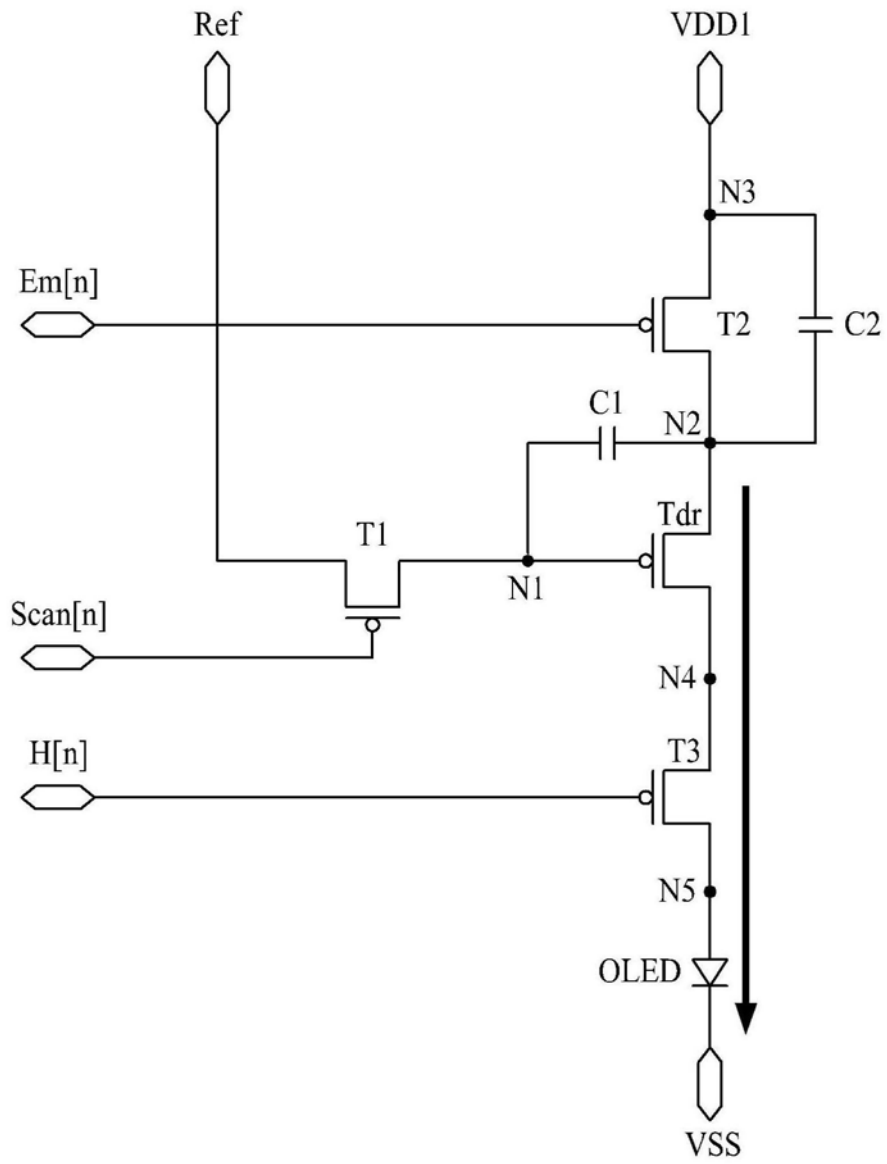


图5A

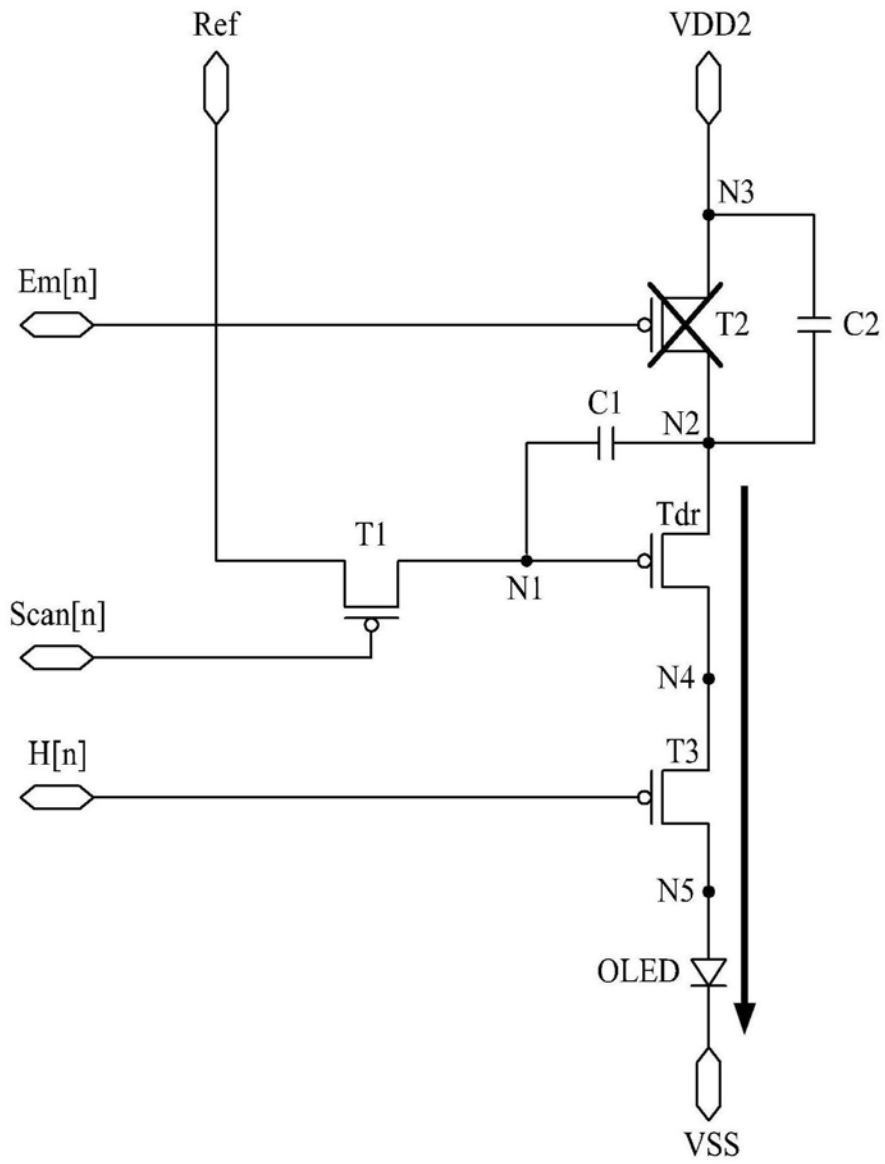


图5B

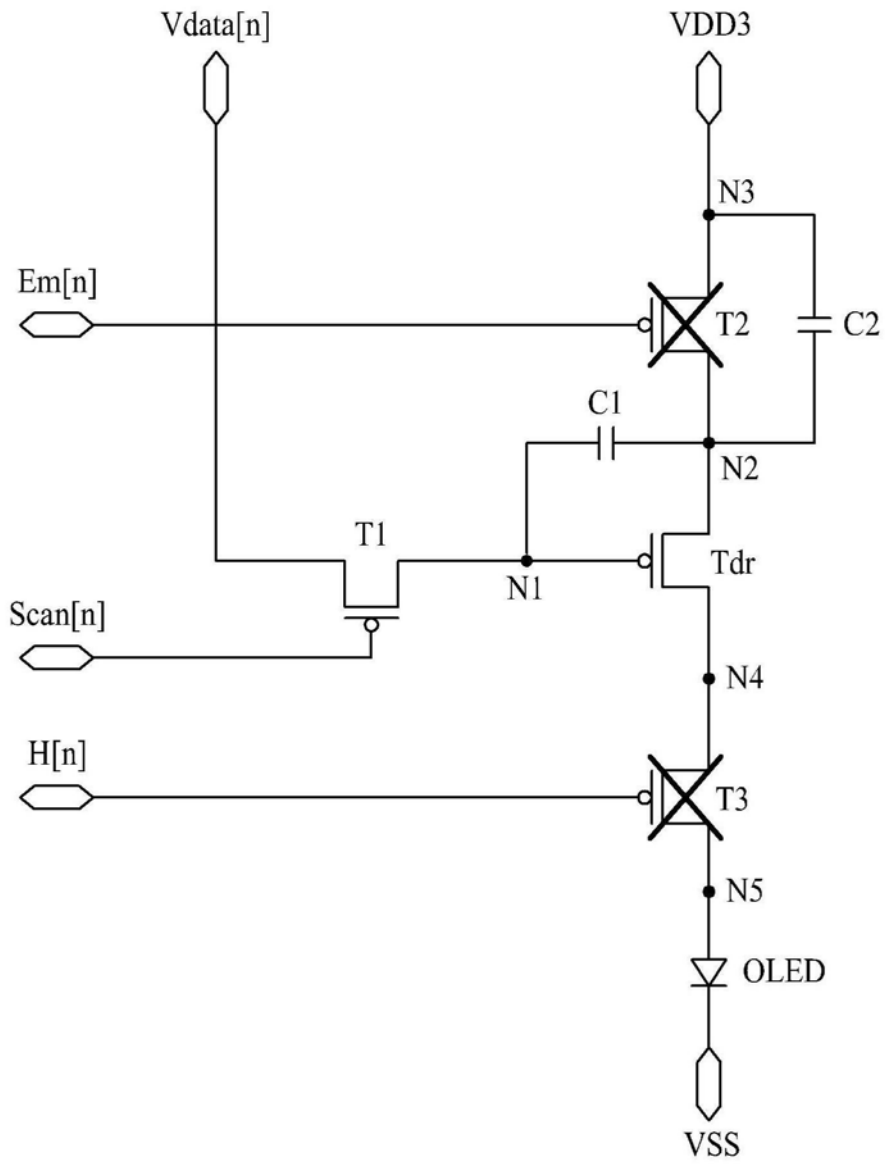


图5C

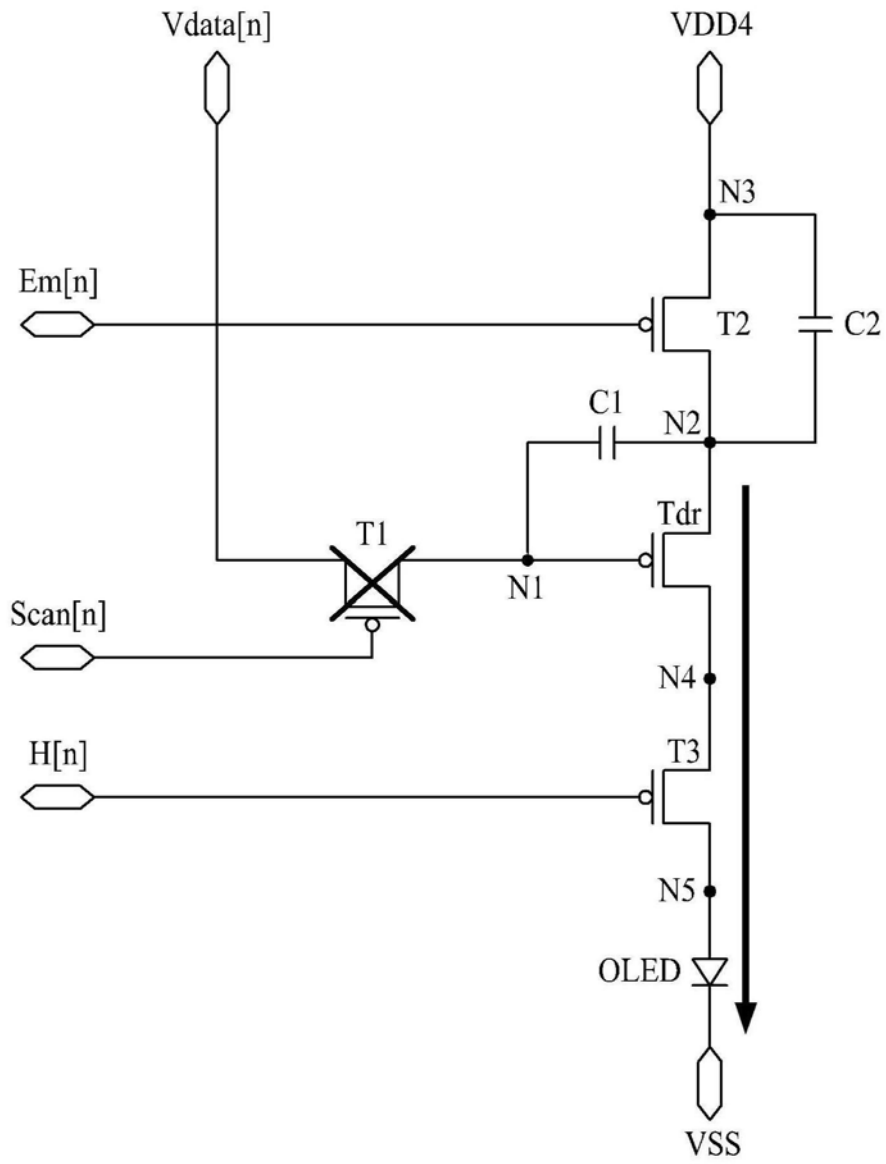


图5D

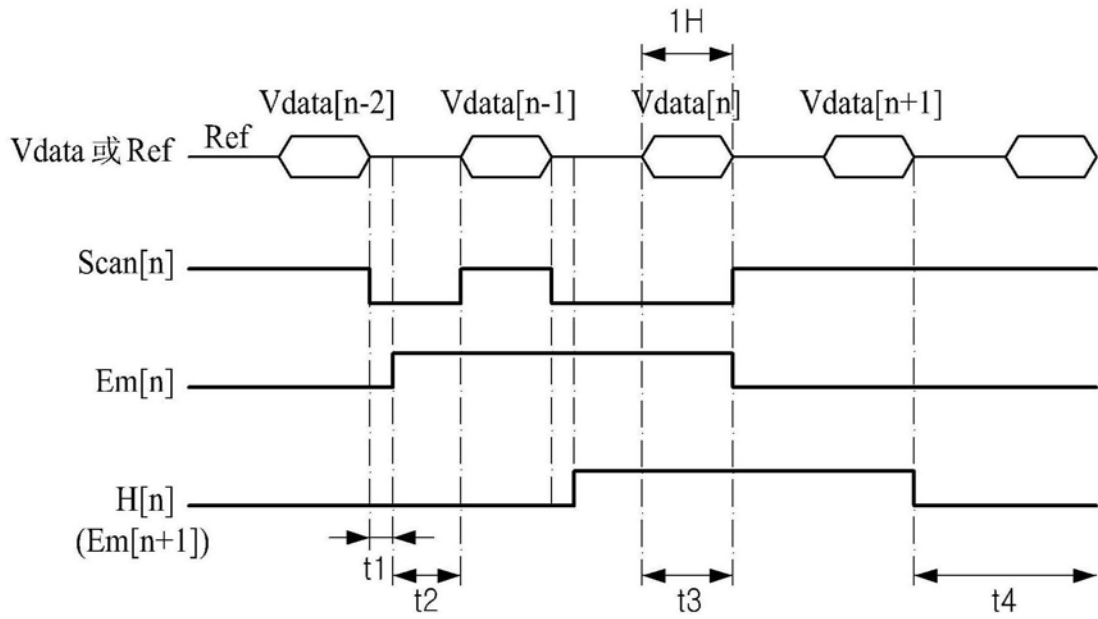


图6

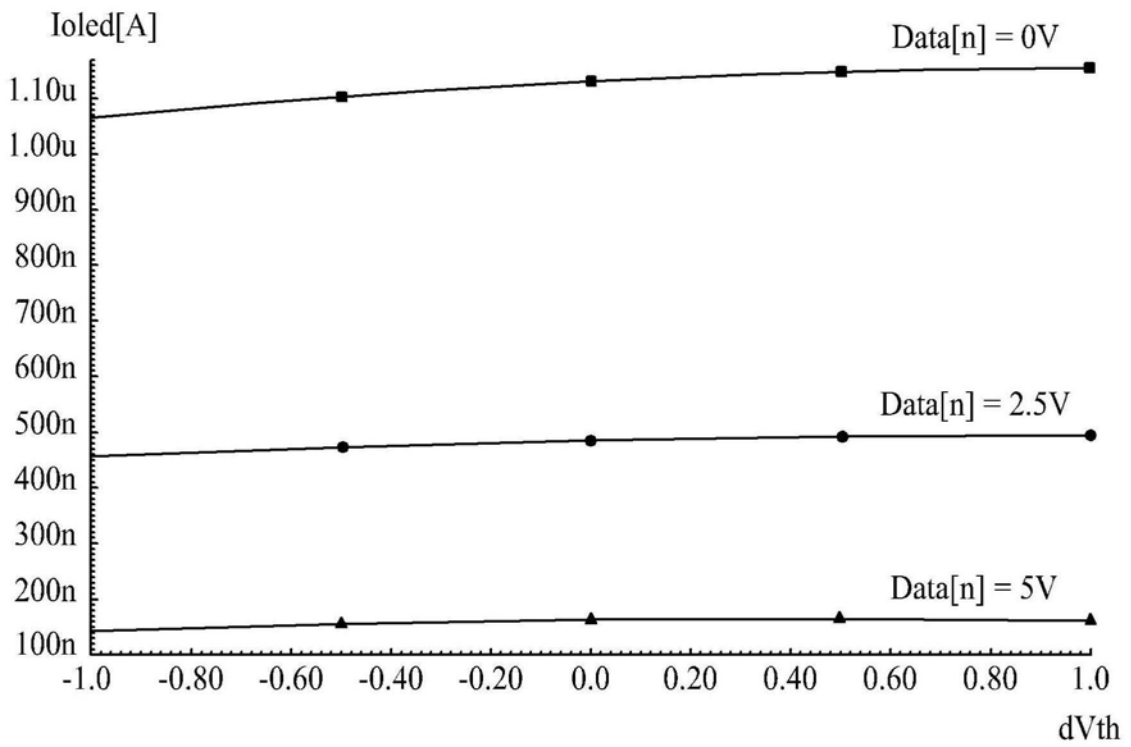


图7

专利名称(译)	有机发光二极管显示设备及其驱动方法		
公开(公告)号	CN103903556B	公开(公告)日	2017-09-08
申请号	CN201310147032.X	申请日	2013-04-25
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	乐金显示有限公司		
当前申请(专利权)人(译)	乐金显示有限公司		
[标]发明人	郭相贤		
发明人	郭相贤		
IPC分类号	G09G3/3233		
CPC分类号	G09G3/3233 G09G2300/0819 G09G2300/0852 G09G2300/0861 G09G2320/043		
代理人(译)	刘久亮		
审查员(译)	张辉		
优先权	1020120152218 2012-12-24 KR		
其他公开文献	CN103903556A		
外部链接	Espacenet SIPO		

摘要(译)

有机发光二极管显示设备及其驱动方法。公开一种OLED显示设备。OLED显示设备包括第一晶体管、驱动晶体管、第一电容器、第二晶体管、OLED和第三晶体管。所述第一晶体管根据扫描信号向第一节点提供数据电压或者基准电压。所述驱动晶体管的栅极连接到所述第一节点，所述驱动晶体管的源极连接到第二节点，并且驱动晶体管的漏极连接到第四节点。所述第一电容器连接在所述第一节点和所述第二节点之间。所述第二晶体管向所述第二节点提供高电平源电压。OLED通过第一节点和第二节点之间的电压之间的电压差发光。第三晶体管根据第二发光控制信号将第四节点连接到第五节点。

