



(12)发明专利申请

(10)申请公布号 CN 109215582 A

(43)申请公布日 2019.01.15

(21)申请号 201811139941.8

(22)申请日 2018.09.28

(71)申请人 昆山国显光电有限公司

地址 215300 江苏省苏州市昆山市开发区
龙腾路1号4幢

(72)发明人 朱正勇 贾溪洋 朱晖

(74)专利代理机构 广州华进联合专利商标代理
有限公司 44224

代理人 唐清凯

(51)Int.Cl.

G09G 3/3258(2016.01)

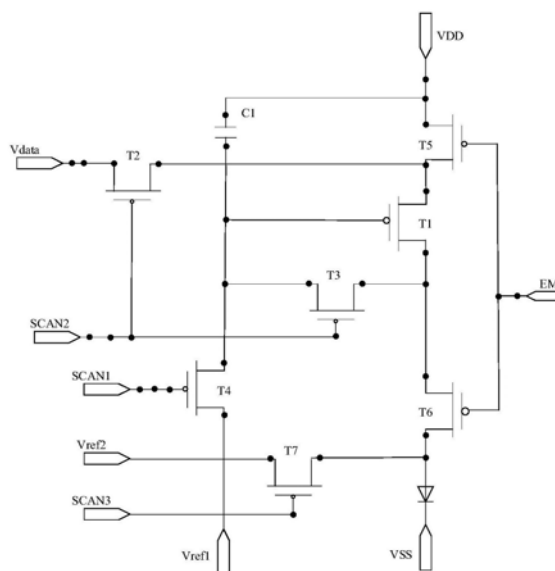
权利要求书2页 说明书9页 附图3页

(54)发明名称

显示面板、像素电路的驱动方法及显示装置

(57)摘要

本发明涉及一种显示面板、像素电路的驱动方法及显示装置,该显示面板包括扫描驱动器、发光控制驱动器、数据驱动器以及设置在扫描信号线、发光控制信号线及数据信号线的交叉处的像素单元,像素单元包括多个像素及与每个像素对应的像素电路。每个像素电路包括晶体管T1、晶体管T2、晶体管T3、晶体管T4、晶体管T5、晶体管T6、晶体管T7、电容C1和有机发光二极管OLED。加至晶体管T4的控制端的第一扫描信号与加至晶体管T7的控制端的第三扫描信号分别由扫描驱动器中不同的扫描驱动电路提供。



1. 一种显示面板,其特征在于,包括:

扫描驱动器,用于将扫描信号供应到对应的扫描信号线;

发光控制驱动器,用于将发光控制信号供应到对应的发光控制信号线;

数据驱动器,用于将数据信号供应到数据信号线;

像素单元,设置在所述扫描信号线、所述发光控制信号线及所述数据信号线的交叉处,所述像素单元包括多个像素及与每个像素对应的像素电路;

其中,每个所述像素电路包括晶体管T1、晶体管T2、晶体管T3、晶体管T4、晶体管T5、晶体管T6、晶体管T7、电容C1和有机发光二极管OLED;

所述晶体管T4的控制端用于输入第一扫描信号,所述晶体管T4的第一极连接所述晶体管T3的第二极、所述晶体管T1的控制端及所述电容C1一端,所述电容C1的另一端连接所述晶体管T5的第一极;所述晶体管T4的第二极用于输入第一参考电压Vref1;

所述晶体管T5的控制端用于输入发光控制信号;所述晶体管T5的第一极用于输入所述第一电源电压VDD;所述晶体管T5的第二极连接所述晶体管T1的第一极、所述晶体管T2的第二极;

所述晶体管T1的第二极连接所述晶体管T3的第一极及所述晶体管T6的第一极;所述晶体管T3的控制端用于输入第二扫描信号;

所述晶体管T2的控制端用于输入第二扫描信号,所述晶体管T2的第一极用于输入数据电压Vdata;

所述晶体管T6的控制端用于输入发光控制信号,所述晶体管T6的第二极连接所述晶体管T7的第一极;

所述晶体管T7的控制端用于输入第三扫描信号,所述晶体管T7的第一极连接所述有机发光二极管OLED的输入端;所述晶体管T7的第二极用于输入第二参考电压Vref2;

所述有机发光二极管OLED的输出端用于输入第二电源电压VSS;

所述第一扫描信号、所述第三扫描信号分别由所述扫描驱动器中不同的扫描驱动电路提供。

2. 根据权利要求1所述的显示面板,其特征在于,所述晶体管T4的第二极连接所述晶体管T7的第二极,所述第一参考电压Vref1等于所述第二参考电压Vref2。

3. 根据权利要求1或2所述的显示面板,其特征在于,所述第二参考电压Vref2小于所述第二电源电压VSS。

4. 根据权利要求1所述的显示面板,其特征在于,所述第二扫描信号与所述第三扫描信号具有同步变化的时序,且所述第二扫描信号、所述第三扫描信号分别由所述扫描驱动器中不同的扫描驱动电路提供;

当前行像素单元对应的用于传输所述第一扫描信号的第一扫描信号线与上一行像素单元对应的用于传输所述第三扫描信号的第三扫描信号线共用一根信号线。

5. 根据权利要求4所述的显示面板,其特征在于,所述晶体管T1、所述晶体管T2、所述晶体管T3、所述晶体管T4、所述晶体管T5、所述晶体管T6及所述晶体管T7均为P型薄膜晶体管。

6. 一种显示装置,其特征在于,包括:如权利要求1至5任一项所述的显示面板。

7. 一种像素电路的驱动方法,所述驱动方法基于权利要求1至5任一项所述显示面板中的像素电路,其特征在于,包括:

初始化阶段,所述第一扫描信号及所述第三扫描信号为低电平信号,所述第二扫描信号及所述发光控制信号均为高电平信号;所述第一参考电压 V_{ref1} ,用于初始化所述晶体管T1的控制端;

存储阶段,所述第一扫描信号、所述第三扫描信号及所述发光控制信号均为高电平信号,所述第二扫描信号为低电平信号;所述数据电压 V_{data} ,用于将补偿电压写入所述电容C1;

发光阶段,所述第一扫描信号、所述第二扫描信号及所述第三扫描信号均为高电平信号,所述发光控制信号为低电平信号;所述第一电源电压VDD,用于提供给所述有机发光二极管OLED以使所述有机发光二极管OLED发光。

8. 根据权利要求7所述的驱动方法,其特征在于,在初始化阶段,所述晶体管T7由所述第三扫描信号导通,所述第二参考电压 V_{ref2} ,用于初始化所述有机发光二极管OLED的阳极;

所述晶体管T5由所述发光控制信号截止以使没有电流流经所述晶体管T1。

9. 一种像素电路的驱动方法,所述驱动方法基于权利要求1至5任一项所述显示面板中的像素电路,其特征在于,包括:

初始化阶段,所述第一扫描信号为低电平信号,所述第二扫描信号、所述第三扫描信号及所述发光控制信号为高电平信号;所述第一参考电压 V_{ref1} ,用于初始化所述晶体管T1的控制端;

存储阶段,所述第一扫描信号及所述发光控制信号均为高电平信号,所述第二扫描信号及所述第三扫描信号为低电平信号;所述数据电压 V_{data} ,用于将补偿电压写入所述电容C1;

发光阶段,所述第一扫描信号、所述第二扫描信号及所述第三扫描信号均为高电平信号,所述发光控制信号为低电平信号;所述第一电源电压VDD,用于提供给所述有机发光二极管OLED以使所述有机发光二极管OLED发光。

10. 根据权利要求9所述的驱动方法,其特征在于,在存储阶段,所述晶体管T7由所述第三扫描信号导通,所述第二参考电压 V_{ref2} ,用于初始化所述有机发光二极管OLED的阳极。

显示面板、像素电路的驱动方法及显示装置

技术领域

[0001] 本发明涉及OLED像素驱动领域,特别是涉及一种显示面板、像素电路的驱动方法及显示装置。

背景技术

[0002] 有机发光显示器是一种应用有机发光二极管(Organic Light-Emitting Diode, 简称OLED)作为发光器件的显示器,相比薄膜晶体管液晶显示器(Thin Film Transistor-Liquid Crystal Display, 简称TFT-LCD),其具有高对比度、广视角、低功耗、体积薄等优点。OLED的亮度是由驱动薄膜晶体管(Thin Film Transistor, 简称TFT)电路产生的电流大小决定。

[0003] 现有的有源矩阵有机发光二极管(Active-Matrix Organic Light Emitting Diode, 简称AMOLED)的驱动方式是由像素电路输出数据电压,数据电压直接写入像素电路,从而控制像素的亮度。

[0004] 发明人发现,传统技术中存在驱动薄膜晶体管快速老化的技术问题。

发明内容

[0005] 基于此,有必要针对传统技术中驱动薄膜晶体管快速老化的技术问题,提供一种显示面板、像素电路的驱动方法及显示装置。

[0006] 一种显示面板,包括:扫描驱动器,用于将扫描信号供应到对应的扫描信号线;

[0007] 发光控制驱动器,用于将发光控制信号供应到对应的发光控制信号线;

[0008] 数据驱动器,用于将数据信号供应到数据信号线;

[0009] 像素单元,设置在所述扫描信号线、所述发光控制信号线及所述数据信号线的交叉处,所述像素单元包括多个像素及与每个像素对应的像素电路;

[0010] 其中,每个像素电路包括晶体管T1、晶体管T2、晶体管T3、晶体管T4、晶体管T5、晶体管T6、晶体管T7、电容C1和有机发光二极管OLED;

[0011] 所述晶体管T4的控制端用于输入第一扫描信号,所述晶体管T4的第一极连接所述晶体管T3的第二极、所述晶体管T1的控制端及所述电容C1一端,所述电容C1的另一端连接所述晶体管T5的第一极;所述晶体管T4的第二极用于输入第一参考电压Vref1;

[0012] 所述晶体管T5的控制端用于输入发光控制信号;所述晶体管T5的第一极用于输入所述第一电源电压VDD;所述晶体管T5的第二极连接所述晶体管T1的第一极、所述晶体管T2的第二极;

[0013] 所述晶体管T1的第二极连接所述晶体管T3的第一极及所述晶体管T6的第一极;所述晶体管T3的控制端用于输入第二扫描信号;

[0014] 所述晶体管T2的控制端用于输入第二扫描信号,所述晶体管T2的第一极用于输入数据电压Vdata;

[0015] 所述晶体管T6的控制端用于输入发光控制信号,所述晶体管T6的第二极连接所述

晶体管T7的第一极；

[0016] 所述晶体管T7的控制端用于输入第三扫描信号，所述晶体管T7的第一极连接所述有机发光二极管OLED的输入端；所述晶体管T7的第二极用于输入第二参考电压Vref2；

[0017] 所述有机发光二极管OLED的输出端用于输入第二电源电压VSS；

[0018] 所述第一扫描信号、所述第三扫描信号分别由所述扫描驱动器中不同的扫描驱动电路提供。

[0019] 在其中一个实施例中，所述晶体管T4的第二极连接所述晶体管T7的第二极，所述第一参考电压Vref1等于所述第二参考电压Vref2。

[0020] 在其中一个实施例中，所述第二参考电压Vref2小于所述第二电源电压VSS。

[0021] 在其中一个实施例中，所述第二扫描信号与所述第三扫描信号具有同步变化的时序，且所述第二扫描信号、所述第三扫描信号分别由所述扫描驱动器中不同的扫描驱动电路提供；

[0022] 当前行像素单元对应的用于传输所述第一扫描信号的第一扫描信号线与上一行像素单元对应的用于传输所述第三扫描信号的第三扫描信号线共用一根信号线。

[0023] 在其中一个实施例中，所述晶体管T1、所述晶体管T2、所述晶体管T3、所述晶体管T4、所述晶体管T5、所述晶体管T6及所述晶体管T7均为P型薄膜晶体管。

[0024] 一种像素电路的驱动方法，所述驱动方法基于上述任一实施例所述显示面板中的像素电路，其特征在于，包括：

[0025] 初始化阶段，所述第一扫描信号及所述第三扫描信号为低电平信号，所述第二扫描信号及所述发光控制信号均为高电平信号；所述第一参考电压Vref1，用于初始化所述晶体管T1的控制端；

[0026] 存储阶段，所述第一扫描信号、所述第三扫描信号及所述发光控制信号均为高电平信号，所述第二扫描信号为低电平信号；所述数据电压Vdata，用于将补偿电压写入所述电容C1；

[0027] 发光阶段，所述第一扫描信号、所述第二扫描信号及所述第三扫描信号均为高电平信号，所述发光控制信号为低电平信号；所述第一电源电压VDD，用于提供给所述有机发光二极管OLED以使所述有机发光二极管OLED发光。

[0028] 在其中一个实施例中，在初始化阶段，所述晶体管T7由所述第三扫描信号导通，所述第二参考电压Vref2，用于初始化所述有机发光二极管OLED的阳极；

[0029] 所述晶体管T5由所述发光控制信号截止以使没有电流流经所述晶体管T1。

[0030] 一种像素电路的驱动方法，所述驱动方法基于上述任一实施例所述显示面板中的像素电路，包括：

[0031] 初始化阶段，所述第一扫描信号为低电平信号，所述第二扫描信号、所述第三扫描信号及所述发光控制信号均为高电平信号；所述第一参考电压Vref1，用于初始化所述晶体管T1的控制端；

[0032] 存储阶段，所述第一扫描信号及所述发光控制信号均为高电平信号，所述第二扫描信号及所述第三扫描信号为低电平信号；所述数据电压Vdata，用于将补偿电压写入所述电容C1；

[0033] 发光阶段，所述第一扫描信号、所述第二扫描信号及所述第三扫描信号均为高电

平信号,所述发光控制信号为低电平信号;所述第一电源电压VDD,用于提供给所述有机发光二极管OLED以使所述有机发光二极管OLED发光。

[0034] 在其中一个实施例中,在存储阶段,所述晶体管T7由所述第三扫描信号导通,所述第二参考电压Vref2,用于初始化所述有机发光二极管OLED的阳极。

[0035] 一种显示装置,包括:如上述任一实施例所述的显示面板。

[0036] 上述显示面板、像素电路的驱动方法及显示装置,该显示面板包括扫描驱动器、发光控制驱动器、数据驱动器以及设置在扫描信号线、发光控制信号线及数据信号线的交叉处的像素单元,像素单元包括多个像素及与每个像素对应的像素电路。每个像素电路包括晶体管T1、晶体管T2、晶体管T3、晶体管T4、晶体管T5、晶体管T6、晶体管T7、电容C1和有机发光二极管OLED。加至晶体管T4的控制端的第一扫描信号与加至晶体管T7的控制端的第三扫描信号分别由扫描驱动器中不同的扫描驱动电路提供。在初始化阶段,晶体管T7由第三扫描信号导通,第二参考电压Vref2初始化有机发光二极管OLED的阳极。晶体管T5由发光控制信号截止以使没有电流流经晶体管T1,从而解决驱动薄膜晶体管快速老化的技术问题,并降低了电路功耗及增加驱动薄膜晶体管的使用寿命。

附图说明

[0037] 图1为本申请一个实施例中显示面板的结构示意图;

[0038] 图2为本申请一个实施例中的像素电路的电路图;

[0039] 图3为本申请一个实施例中采用P型薄膜晶体管的像素电路的电路图;

[0040] 图4为本申请一个实施例中驱动方法的时序图;

[0041] 图5为本申请一个实施例中驱动方法的时序图。

具体实施方式

[0042] 为使本发明的上述目的、特征和优点能够更加明显易懂,下面结合附图对本发明的具体实施方式做详细的说明。在下面的描述中阐述了很多具体细节以便于充分理解本发明。但是本发明能够以很多不同于在此描述的其它方式来实施,本领域技术人员可以在不违背本发明内涵的情况下做类似改进,因此本发明不受下面公开的具体实施例的限制。

[0043] 在一个实施例中,请参见图1,本申请提供一种显示面板,该显示面板包括:

[0044] 扫描驱动器110,用于将扫描信号供应到对应的扫描信号线;发光控制驱动器120,用于将发光控制信号供应到对应的发光控制信号线;数据驱动器130,用于将数据信号供应到数据信号线;像素单元PXnm,设置在扫描信号线、发光控制信号线及数据信号线的交叉处,像素单元包括多个像素及与每个像素对应的像素电路。具体地,扫描驱动器110通过扫描信号线S1至Sn连接矩阵形式排列的多个像素PX11至PXnm,像素PX11至PXnm也连接到发光控制信号线E1至Em,并通过发光控制信号线E1至Em连接发光控制驱动器120。像素PX11至PXnm也连接到数据信号线D1至Dm,并通过数据信号线D1至Em连接数据驱动器130。其中,发光控制信号线E1至Em大致平行于扫描信号线S1至Sn。发光控制信号线E1至Em大致垂直于数据信号线D1至Dm。

[0045] 请参见图2,每个像素电路包括晶体管T1、晶体管T2、晶体管T3、晶体管T4、晶体管T5、晶体管T6、晶体管T7、电容C1和有机发光二极管OLED。其中,晶体管T1至晶体管T7均包括

控制端、第一极和第二极。

[0046] 具体地,晶体管T4的控制端用于输入第一扫描信号,晶体管T4的第一极连接晶体管T3的第二极、晶体管T1的控制端及电容C1一端,电容C1的另一端连接晶体管T5的第一极;晶体管T4的第二极用于输入第一参考电压Vref1。

[0047] 晶体管T5的控制端用于输入发光控制信号;晶体管T5的第一极用于输入第一电源电压VDD;晶体管T5的第二极连接晶体管T1的第一极、晶体管T2的第二极。

[0048] 晶体管T1的第二极连接晶体管T3的第一极及晶体管T6的第一极;晶体管T3的控制端用于输入第二扫描信号。

[0049] 晶体管T2的控制端用于输入第二扫描信号,晶体管T2的第一极用于输入数据电压Vdata。

[0050] 晶体管T6的控制端用于输入发光控制信号,晶体管T6的第二极连接晶体管T7的第一极。

[0051] 晶体管T7的控制端用于输入第三扫描信号,晶体管T7的第一极连接有机发光二极管OLED的输入端;晶体管T7的第二极用于输入第二参考电压Vref2。

[0052] 有机发光二极管OLED的输出端用于输入第二电源电压VSS。

[0053] 第一扫描信号、第三扫描信号分别由扫描驱动器中不同的扫描驱动电路提供。

[0054] 其中,晶体管T2、晶体管T3、晶体管T4、晶体管T5、晶体管T6及晶体管T7是像素电路中的开关晶体管。晶体管T1是像素电路中的驱动晶体管。电容C1是储能电容,连接于晶体管T1的控制端和晶体管T1的第一极之间。

[0055] 在本实施例中,第一扫描信号SCAN1控制晶体管T4的截止或者导通,第三扫描信号SCAN3控制晶体管T7的截止或者导通,第二扫描信号SCAN2控制晶体管T2、晶体管T3的截止或者导通。发光控制信号EM控制晶体管T5的截止或者导通。发光控制信号EM控制晶体管T6的截止或者导通。当晶体管T4导通时,第一参考电压Vref1经晶体管T4初始化晶体管T1的控制端。当晶体管T7导通时,第二参考电压Vref2经晶体管T7初始化有机发光二极管OLED的阳极。当晶体管T5及晶体管T6导通时,第一电源电压VDD经晶体管T5、晶体管T1及晶体管T6加至有机发光二极管OLED,有机发光二极管OLED发光。

[0056] 在本实施例中,在初始化阶段,晶体管T7由第三扫描信号导通,第二参考电压Vref2初始化有机发光二极管OLED的阳极;晶体管T5由发光控制信号截止,则没有形成从供应第一电源电压VDD的电源端经晶体管T1供应第二参考电压Vref2的电源端的电流通路,从而减少了电路功耗,并且延缓晶体管T1的老化,进而解决驱动薄膜晶体管快速老化的技术问题。进一步地,加至晶体管T4的控制端的第一扫描信号与加至晶体管T7的控制端的第三扫描信号分别由扫描驱动器中不同的扫描驱动电路提供。因此降低扫描驱动器中不同的扫描驱动电路的输出负载,保证其输出的扫描信号是准确的。

[0057] 在一个实施例中,晶体管T4的第二极连接晶体管T7的第二极,第一参考电压Vref1等于第二参考电压Vref2。则传输第一参考电压Vref1的信号线与传输第二参考电压Vref2的信号线可以共用同一根信号线,从而减少走线。

[0058] 在一个实施例中,晶体管T1、晶体管T2、晶体管T3、晶体管T4、晶体管T5、晶体管T6及晶体管T7为低温多晶硅薄膜晶体管、氧化物半导体薄膜晶体管以及非晶硅薄膜晶体管中的任一种。晶体管T1、晶体管T2、晶体管T3、晶体管T4、晶体管T5、晶体管T6及晶体管T7可以

采用P型薄膜晶体管,也可以采用N型薄膜晶体管。在采用P型薄膜晶体管作为像素电路中的晶体管时,对需要导通的晶体管的控制端输入低电平信号;在采用N型薄膜晶体管作为像素电路中的晶体管时,对需要导通的晶体管的控制端输入高电平信号。

[0059] 在一个实施例中,请参见图3,本申请提供的像素电路采用的晶体管T1、晶体管T2、晶体管T3、晶体管T4、晶体管T5、晶体管T6及晶体管T7均为P型薄膜晶体管。那么,可以理解的是,控制端可以是晶体管T1至晶体管T7的栅极,第一极可以是晶体管T1至晶体管T7的源极,第二极可以是晶体管T1至晶体管T7的漏极。

[0060] 在一个实施例中,第二参考电压Vref2低于第二电源电压VSS。其中,在发光阶段,第一电源电压VDD经晶体管T5、晶体管T1及晶体管T6加至有机发光二极管OLED,有机发光二极管OLED发光。在流过有机发光二极管OLED的正向电流的作用下,会造成空穴积累以及氧化铟锡中铟离子移动,加速了有机发光二极管OLED的老化。在初始化阶段,通过设置第二参考电压Vref2低于第二电源信号VSS,对有机发光二极管OLED进行反向偏置,从而补偿发光阶段导致的老化,进而延长了有机发光二极管OLED的寿命。

[0061] 在一个实施例中,第二扫描信号与第三扫描信号具有同步变化的时序,且第二扫描信号、第三扫描信号分别由扫描驱动器中不同的扫描驱动电路提供。当前行像素单元对应的用于传输第一扫描信号的第一扫描信号线与上一行像素单元对应的用于传输第三扫描信号的第三扫描信号线共用一根信号线。

[0062] 本实施例中,第三扫描信号与第一扫描信号分离设计,即分别由扫描驱动器中不同的扫描驱动电路提供,使电路设计更加灵活。可以根据实际需要设计第三扫描信号与第一扫描信号相同,也可以设计第三扫描信号与第二扫描信号相同。此外,在大尺寸显示中,为减小扫描电路输出端的阻抗,即使第三扫描信号与第一扫描信号或第二扫描信号的时序信号相同,第一扫描信号、第二扫描信号及第三扫描信号可由不同的扫描驱动电路提供,从而减小扫描驱动电路的输出负载,可以保证其输出的扫描信号的准确性。

[0063] 在像素电路中,由于晶体管T1尺寸较大,因此晶体管T1的控制端单独使用一根扫描信号线,在本实施例中,第二扫描信号与第三扫描信号具有同步变化的时序,当前行像素单元对应的用于传输第一扫描信号的第一扫描信号线与上一行像素单元对应的用于传输第三扫描信号的第三扫描信号线共用一根信号线,这样当前行像素单元的第二扫描信号和第三扫描信号相对当前行像素单元的第一扫描信号和上一行像素单元的第三扫描信号均延迟一个脉冲。从而在像素电路阵列中,当前行像素单元对应的像素电路与上一行像素单元对应的像素电路呈规律性周期排布,从而实现更为紧凑的像素排布。

[0064] 在一个实施例中,本申请提供基于上述任一实施例中显示面板的像素动电路的驱动方法,该驱动方法依次包括:

[0065] 初始化阶段t1,第一扫描信号SCAN1及第三扫描信号SCAN3为低电平信号,第二扫描信号SCAN2及发光控制信号EM为高电平信号。第一参考电压Vref1,用于初始化晶体管T1的控制端。

[0066] 存储阶段t2,第一扫描信号SCAN1、第三扫描信号SCAN3及发光控制信号EM均为高电平信号,第二扫描信号SCAN2为低电平信号。数据电压Vdata,用于将补偿电压写入电容C1。

[0067] 发光阶段t3,第一扫描信号SCAN1、第二扫描信号SCAN2及第三扫描信号SCAN3均为

高电平信号,发光控制信号EM为低电平信号。第一电源电压VDD,用于提供给有机发光二极管OLED以使有机发光二极管OLED发光。

[0068] 请参见图4,图4为该驱动方法对应的信号时序图,其中,信号时序图包括初始化阶段t1、存储阶段t2及发光阶段t3。具体地工作过程如下:

[0069] 在初始化阶段t1,第一扫描信号SCAN1为低电平信号,晶体管T4导通,第一参考电压Vref1初始化晶体管T1的控制端,第三扫描信号SCAN3为低电平信号,晶体管T7由第三扫描信号导通,第二参考电压Vref2初始化有机发光二极管OLED的阳极。电容C1的第一极板连接提供第一电源电压VDD的电源端,电容C1的第二极板连接晶体管T1的控制端,电容C1的第一极板的电位等于VDD,电容C1的第二极板的电位等于Vref1。第二扫描信号SCAN2为高电平信号,晶体管T2、晶体管T3截止。当发光控制信号EM为高电平,晶体管T5及晶体管T6截止,没有驱动电流流经有机发光二极管OLED,从而其没有发光。同时,也没有形成从供应第一电源电压VDD的电源端经晶体管T1供应第二参考电压Vref2的电源端的电流通路,从而减少了电路功耗。

[0070] 虽然第一扫描信号和第三扫描信号具有同步变化的时序,但是第一扫描信号与第三扫描信号分别由扫描驱动器中不同的扫描驱动电路提供。因此降低扫描驱动器中不同的扫描驱动电路的输出负载,保证其输出的扫描信号是准确的。

[0071] 在存储阶段t2,第一扫描信号SCAN1、第三扫描信号SCAN3、发光控制信号EM均为高电平信号,晶体管T4、晶体管T5、晶体管T6及晶体管T7截止。第二扫描信号SCAN2为低电平信号,晶体管T2和晶体管T3导通。晶体管T1的第一极的电位等于数据电压Vdata,晶体管T1的控制端的电位等于 $Vdata - |V_{th}|$ 。

[0072] 具体地,晶体管T5由发光控制信号EM截止,晶体管T2由第二扫描信号SCAN2导通,晶体管T1的第一极的电位等于数据电压Vdata。晶体管T1的控制端的电位等于 $Vdata - |V_{th}|$ 。晶体管T1的第一极接电容C1的第一极板,晶体管T1的控制端接电容C1的第二极板,电容C1第一极板的电位等于数据电压Vdata,电容C1第二极板的电位等于 $Vdata - |V_{th}|$,从而补偿电压 $|V_{th}|$ 写入电容C1。

[0073] 在发光阶段t3,第一扫描信号SCAN1、第二扫描信号SCAN2及第三扫描信号SCAN3均为高电平信号,晶体管T4、晶体管T7截止,晶体管T2、晶体管T3截止。发光控制信号EM为低电平信号,晶体管T5、晶体管T6导通,第一电源电压VDD经晶体管T5、驱动晶体管T1及晶体管T6加至有机发光二极管OLED,使得有机发光二极管OLED发光。

[0074] 在本实施例中,利用发光控制信号EM在发光阶段将第一电压端与发光二极管导通,从而实现通过内部补偿改善了因工艺和晶体管老化造成的驱动晶体管阈值电压漂移造成的显示不均问题,以使有机发光二极管OLED的亮度稳定。并且,由于发光控制模块在初始化阶段利用第一参考电压Vref1对驱动晶体管的控制端进行初始化,从而确保驱动晶体管的控制端电压是一个恒定值,不受上一帧像素时间信号/画面的影响,从而解决残像问题。

[0075] 在一个实施例中,本申请提供基于上述任一实施例中显示面板的像素驱动电路的驱动方法,该驱动方法依次包括:

[0076] 初始化阶段,第一扫描信号SCAN1为低电平信号,第二扫描信号SCAN2、第三扫描信号SCAN3及发光控制信号EM为高电平信号;第一参考电压Vref1,用于初始化晶体管T1的控制端;

[0077] 存储阶段,第一扫描信号SCAN1及发光控制信号EM均为高电平信号,第二扫描信号SCAN2及第三扫描信号SCAN3为低电平信号;数据电压Vdata,用于将补偿电压写入电容C1;

[0078] 发光阶段,第一扫描信号SCAN1、第二扫描信号SCAN2及第三扫描信号SCAN3均为高电平信号,发光控制信号EM为低电平信号;第一电源电压VDD,用于提供给有机发光二极管OLED以使有机发光二极管OLED发光。

[0079] 请参见图5,图5为该驱动方法对应的信号时序图,其中,信号时序图包括初始化阶段t1、存储阶段t2及发光阶段t3。具体地工作过程如下:

[0080] 在初始化阶段t1,第一扫描信号SCAN1为低电平信号,晶体管T4导通,第一参考电压Vref1初始化晶体管T1的控制端,电容C1的第一极板连接提供第一电源电压VDD的电源端,电容C1的第二极板连接晶体管T1的控制端,电容C1的第一极板的电位等于VDD,电容C1的第二极板的电位等于Vref1。第二扫描信号SCAN2及第三扫描信号SCAN3均为高电平信号,晶体管T2、晶体管T3截止。当发光控制信号EM为高电平,晶体管T5及晶体管T6截止,没有驱动电流流经有机发光二极管OLED,从而其没有发光。同时,也没有形成从供应第一电源电压VDD的电源端经晶体管T1供应第二参考电压Vref2的电源端的电流通路,从而减少了电路功耗,

[0081] 在存储阶段t2,第一扫描信号SCAN1、发光控制信号EM均为高电平信号,晶体管T4、晶体管T5、晶体管T6截止。第三扫描信号SCAN3为低电平信号,晶体管T7由第三扫描信号导通,第二参考电压Vref2初始化有机发光二极管OLED的阳极。第二扫描信号SCAN2为低电平信号,晶体管T2和晶体管T3导通。晶体管T1的第一极的电位等于数据电压Vdata,晶体管T1的控制端的电位等于 $Vdata - |V_{th}|$ 。

[0082] 具体地,晶体管T5由发光控制信号EM截止,晶体管T2由第二扫描信号SCAN2导通,晶体管T1的第一极的电位等于数据电压Vdata。晶体管T1的控制端的电位等于 $Vdata - |V_{th}|$ 。晶体管T1的第一极接电容C1的第一极板,晶体管T1的控制端接电容C1的第二极板,电容C1第一极板的电位等于数据电压Vdata,电容C1第二极板的电位等于 $Vdata - |V_{th}|$,从而补偿电压 $|V_{th}|$ 写入电容C1。

[0083] 在发光阶段t3,第一扫描信号SCAN1、第二扫描信号SCAN2及第三扫描信号SCAN3均为高电平信号,晶体管T4、晶体管T7截止,晶体管T2、晶体管T3截止。发光控制信号EM为低电平信号,晶体管T5、晶体管T6导通,第一电源电压VDD经晶体管T5、驱动晶体管T1及晶体管T6加至有机发光二极管OLED,使得有机发光二极管OLED发光。

[0084] 在本实施例中,在初始化阶段t1,第二扫描信号SCAN2及第三扫描信号SCAN3均为高电平信号。在存储阶段t2,第二扫描信号SCAN2及第三扫描信号SCAN3均为低电平信号。在发光阶段t3,第二扫描信号SCAN2及第三扫描信号SCAN3均为高电平信号。即第二扫描信号与第三扫描信号具有同步变化的时序。由于第二扫描信号与第三扫描信号具有同步变化的时序,则当前行像素单元对应的用于传输第一扫描信号的第一扫描信号线与上一行像素单元对应的用于传输第三扫描信号的第三扫描信号线共用一根信号线。进一步的,在大尺寸显示面板中,为减小扫描电路输出端的阻抗,即使第三扫描信号与第二扫描信号的时序信号相同,第二扫描信号及第三扫描信号可由不同的扫描驱动电路提供,从而减小扫描驱动电路的输出负载,可以保证其输出的扫描信号的准确性。

[0085] 在像素电路中,由于晶体管T1尺寸较大,因此晶体管T1的控制端单独使用一根扫

描信号线,在本实施例中,第二扫描信号与第三扫描信号具有同步变化的时序,当前行像素单元对应的用于传输第一扫描信号的第一扫描信号线与上一行像素单元对应的用于传输第三扫描信号的第三扫描信号线共用一根信号线,这样当前行像素单元的第二扫描信号和第三扫描信号相对当前行像素单元的第一扫描信号和上一行像素单元的第三扫描信号均延迟一个脉冲。从而在像素电路阵列中,当前行像素单元对应的像素电路与上一行像素单元对应的像素电路呈规律性周期排布,从而实现更为紧凑的像素排布。进一步地,利用发光控制信号EM在发光阶段将第一电压端与发光二极管导通,从而实现通过内部补偿改善了因工艺和晶体管老化造成的驱动晶体管阈值电压漂移造成的显示不均问题,以使有机发光二极管OLED的亮度稳定。

[0086] 在一个实施例中,请参见图3和图4,其中,图4为该驱动方法对应的信号时序图,信号时序图包括初始化阶段t1、存储阶段t3及发光阶段t4。具体地工作过程如下:

[0087] 在初始化阶段t1,第一扫描信号SCAN1为低电平信号,晶体管T4导通,第一参考电压Vref1初始化晶体管T1的栅极。第三扫描信号SCAN3为低电平信号,晶体管T7导通,第二参考电压Vref2初始化有机发光二极管OLED的阳极。电容C1与晶体管T5漏极连接的第一极板的电位等于第一电源电压VDD,电容C1与晶体管T1栅极连接的第二极板的电位等于第一参考电压Vref1。实现了电容C1在每一帧像素时间内初始化完成后均具有相同的状态,从而保证发光控制的准确性。发光控制信号EM均为高电平信号,晶体管T5及晶体管T6截止,没有形成从供应第一电源电压VDD的电源端经晶体管T5、晶体管T1、晶体管T6和晶体管T7到供应参考电压Vref的电源端的电流通路,从而减少了电路功耗,并且延缓晶体管T1的老化,进而解决驱动薄膜晶体管快速老化的技术问题。

[0088] 在存储阶段t2,第一扫描信号SCAN1、第三扫描信号SCAN3、发光控制信号EM均为高电平信号,晶体管T4、晶体管T5、晶体管T6及晶体管T7截止。第二扫描信号SCAN2为低电平信号,晶体管T2和晶体管T3导通。数据电压Vdata经晶体管T2加至晶体管T1的源极,直至晶体管T1处于临界状态,晶体管T1的源极的电位等于数据电压Vdata,晶体管T1的栅极的电位等于 $Vdata - |V_{th}|$ 。由于晶体管T1的栅极、晶体管T1的源极分别接电容C1的两极板,从而补偿电压 $|V_{th}|$ 写入电容C1。

[0089] 此时,晶体管T2的栅极电压为 $Vdata - |V_{th}|$,其中, V_{th} 为晶体管T1的阈值电压,且该阈值电压的值为负值,则晶体管T1的栅极电压 $Vdata + V_{th}$ 。

[0090] 在发光阶段t3,第一扫描信号SCAN1、第二扫描信号SCAN2、第三扫描信号SCAN3均为高电平信号,晶体管T4、晶体管T7截止,晶体管T2、晶体管T3截止。发光控制信号EM为低电平信号,晶体管T5、晶体管T6导通,第一电源电压VDD经晶体管T5、驱动晶体管T1及晶体管T6加至有机发光二极管OLED,使得有机发光二极管OLED发光。

[0091] 晶体管T1的栅极源极压降为: $V_{gs} = V_g - V_s$;

[0092] $V_{gs} = Vdata + V_{th} - VDD$;

[0093] 晶体管T1中的驱动电流大小:

[0094] $I = K * (V_{gs} - V_{th})^2 = K * (VDD - Vdata)^2$;

[0095] 其中, $K = 1/2 * \mu * C_{ox} * W/L$ 。 μ 是薄膜晶体管的电子迁移率, C_{ox} 是薄膜晶体管单位面积的栅氧化层电容, W 是薄膜晶体管的沟道宽度, L 是薄膜晶体管的沟道长度。

[0096] 因此,可以得到第一晶体管T1中的驱动电流大小为:

[0097] $I = 1/2 * \mu * C_{ox} * W / L * (VDD - Vdata)^2$

[0098] 从上述公式中可以得到,晶体管T1中的驱动电流大小与晶体管T2的阈值电压 V_{th} 大小无关,从而实现阈值电压补偿,以使有机发光二极管OLED的亮度稳定。

[0099] 在一个实施例中,本申请提供一种显示装置,该显示装置包括上述实施例中的像素电路。

[0100] 以上所述实施例的各技术特征可以进行任意的组合,为使描述简洁,未对上述实施例中的各个技术特征所有可能的组合都进行描述,然而,只要这些技术特征的组合不存在矛盾,都应当认为是本说明书记载的范围。

[0101] 以上所述实施例仅表达了本发明的几种实施方式,其描述较为具体和详细,但并不能因此而理解为对发明专利范围的限制。应当指出的是,对于本领域的普通技术人员来说,在不脱离本发明构思的前提下,还可以做出若干变形和改进,这些都属于本发明的保护范围。因此,本发明的保护范围应以所附权利要求为准。

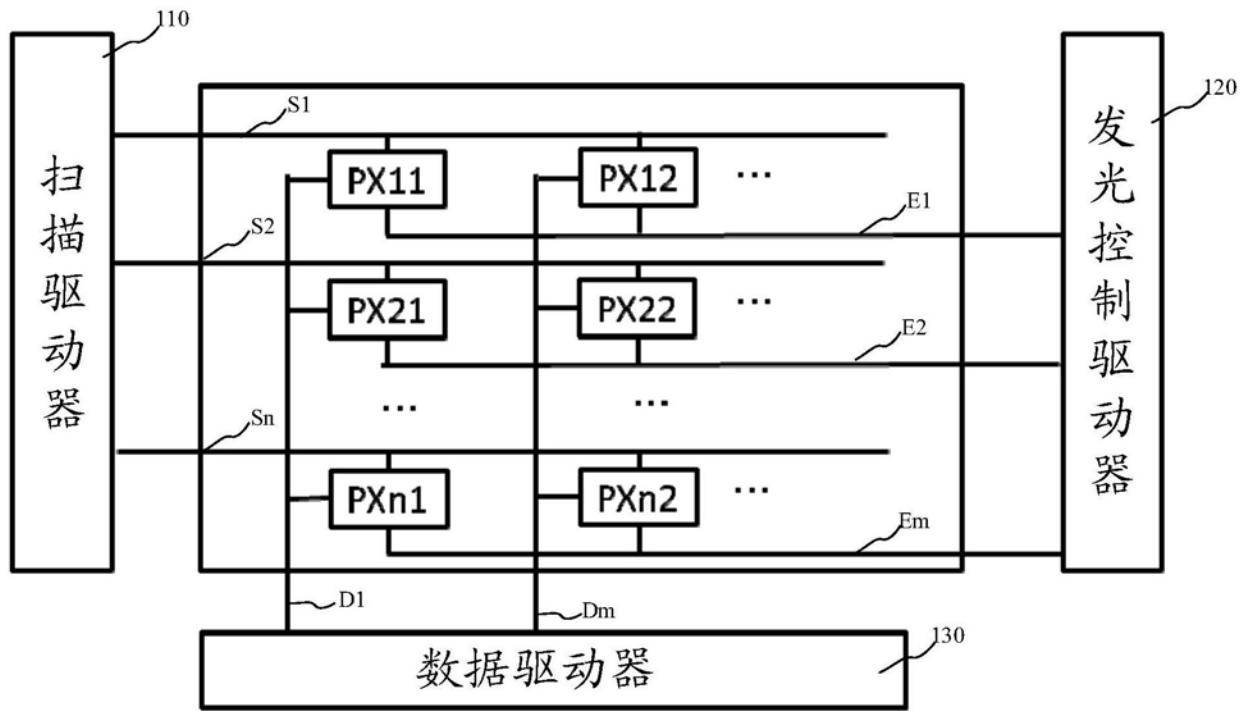


图1

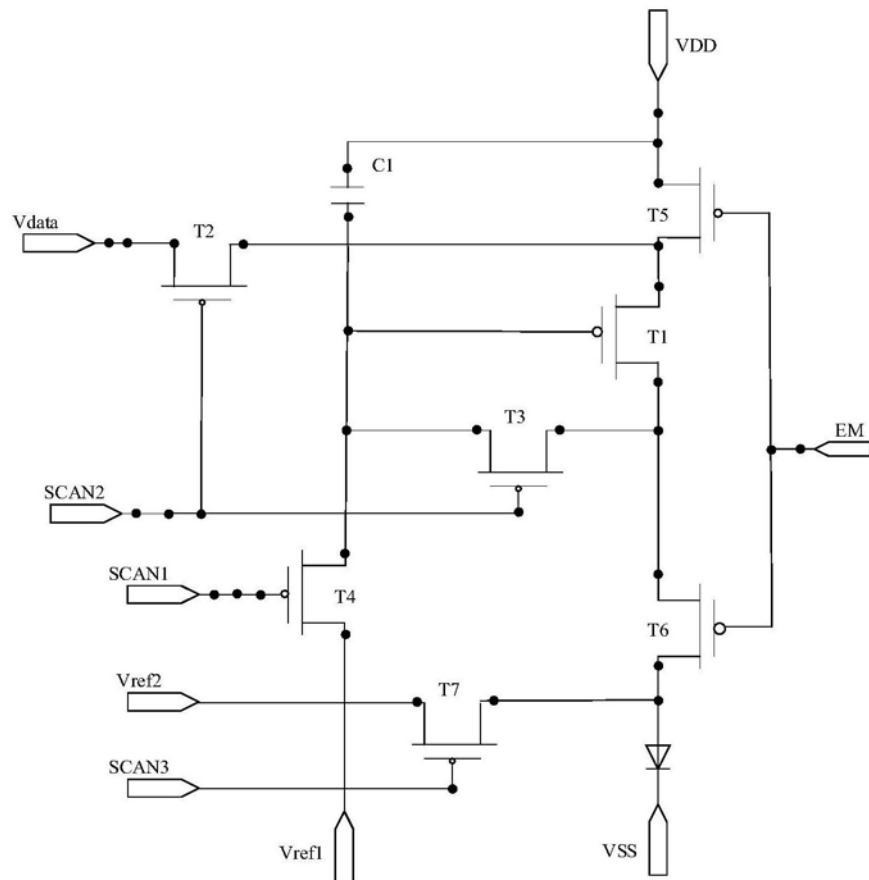


图2

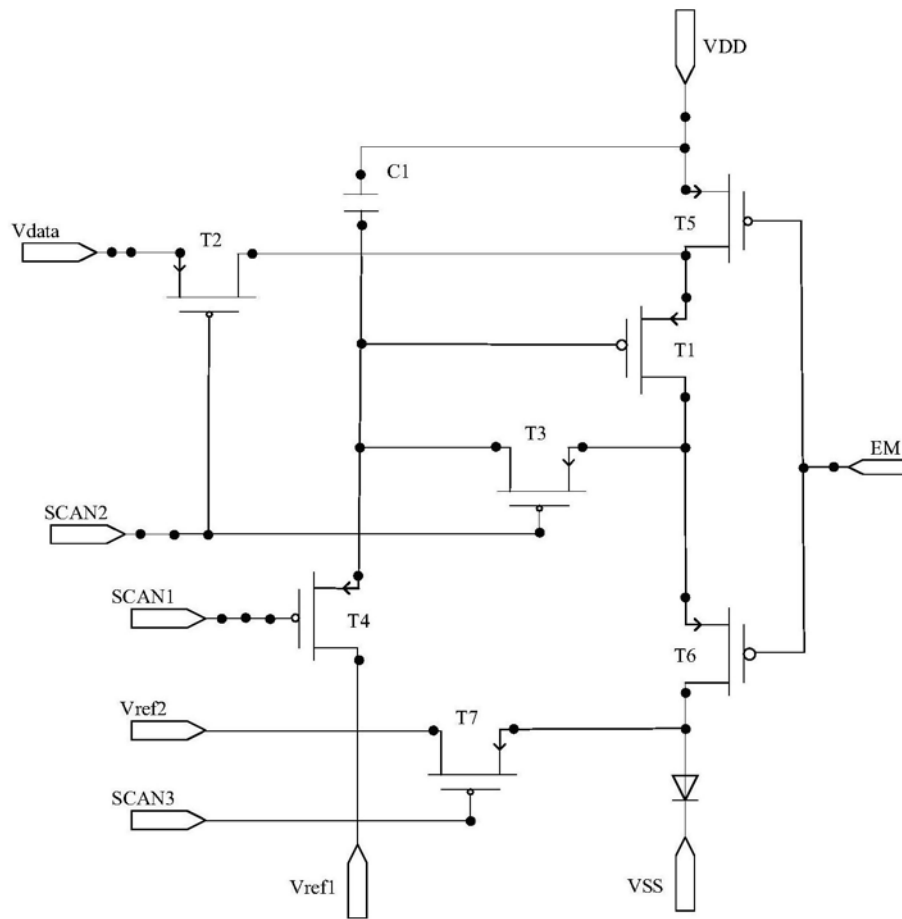


图3

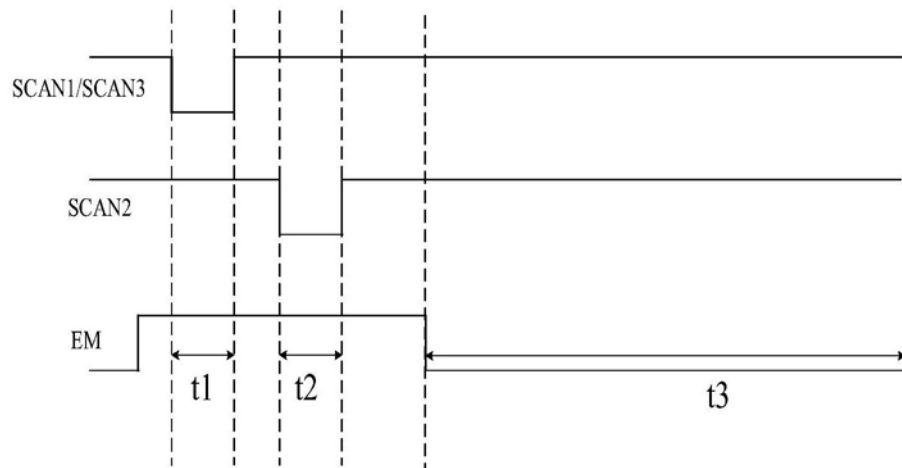


图4

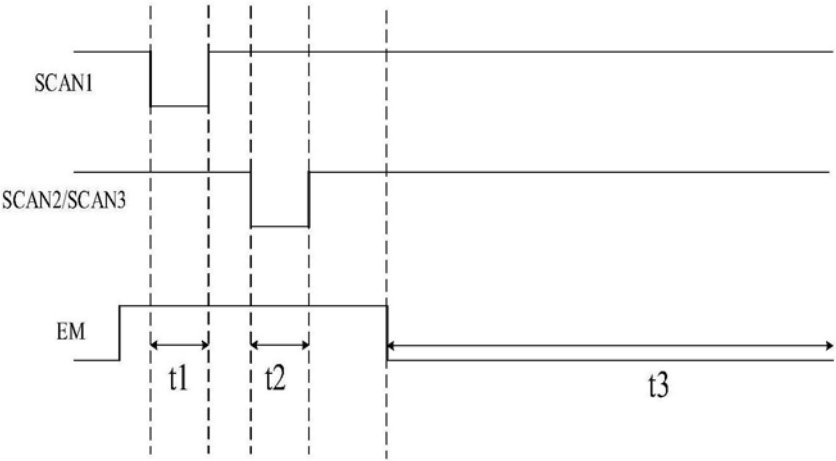


图5

专利名称(译)	显示面板、像素电路的驱动方法及显示装置		
公开(公告)号	CN109215582A	公开(公告)日	2019-01-15
申请号	CN201811139941.8	申请日	2018-09-28
[标]申请(专利权)人(译)	昆山国显光电有限公司		
申请(专利权)人(译)	昆山国显光电有限公司		
当前申请(专利权)人(译)	昆山国显光电有限公司		
[标]发明人	朱正勇 贾溪洋 朱晖		
发明人	朱正勇 贾溪洋 朱晖		
IPC分类号	G09G3/3258		
外部链接	Espacenet SIPO		

摘要(译)

本发明涉及一种显示面板、像素电路的驱动方法及显示装置，该显示面板包括扫描驱动器、发光控制驱动器、数据驱动器以及设置在扫描信号线、发光控制信号线及数据信号线的交叉处的像素单元，像素单元包括多个像素及与每个像素对应的像素电路。每个像素电路包括晶体管T1、晶体管T2、晶体管T3、晶体管T4、晶体管T5、晶体管T6、晶体管T7、电容C1和有机发光二极管OLED。加至晶体管T4的控制端的第一扫描信号与加至晶体管T7的控制端的第三扫描信号分别由扫描驱动器中不同的扫描驱动电路提供。

