



(12)发明专利申请

(10)申请公布号 CN 109950425 A

(43)申请公布日 2019.06.28

(21)申请号 201910176611.4

(22)申请日 2019.03.08

(71)申请人 深圳市华星光电半导体显示技术有限公司

地址 518132 广东省深圳市光明新区公明
街道塘明大道9-2号

(72)发明人 杨中国 吴元均 李金川

(74)专利代理机构 深圳翼盛智成知识产权事务所(普通合伙) 44300

代理人 黄威

(51)Int.Cl.

H01L 51/56(2006.01)

H01L 51/52(2006.01)

H01L 27/32(2006.01)

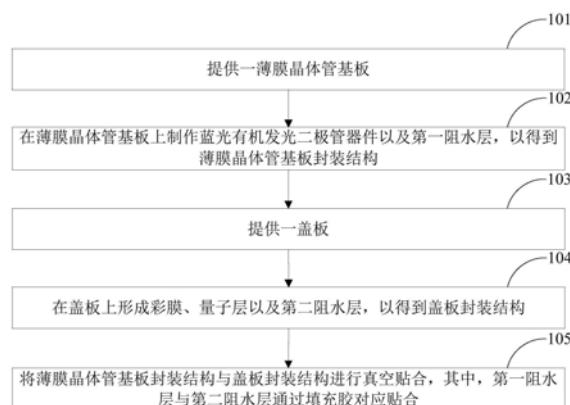
权利要求书2页 说明书8页 附图6页

(54)发明名称

显示面板的制作方法、显示面板及电子设备

(57)摘要

本申请实施例公开了一种显示面板的制作方法、显示面板及电子设备，其中，该方法包括：提供一薄膜晶体管基板；在薄膜晶体管基板上制作蓝光有机发光二极管器件以及第一阻水层，以得到薄膜晶体管基板封装结构；提供一盖板；在盖板上形成彩膜、量子层以及第二阻水层，以得到盖板封装结构；将薄膜晶体管基板封装结构与盖板封装结构进行真空贴合，其中，第一阻水层与第二阻水层通过填充胶对应贴合。本申请实施例通过在TFT基板上制作BOLED并进行封装，然后在盖板上制作QD并进行封装，最后将TFT基板封装结构与盖板封装结构真空贴合，可以有效提升显示面板的封装效果，且能同时满足大尺寸显示面板对量子点和有机发光二极管的封装要求。



1. 一种显示面板的制作方法,其特征在于,包括:

提供一薄膜晶体管基板;

在所述薄膜晶体管基板上制作蓝光有机发光二极管器件以及第一阻水层,以得到薄膜晶体管基板封装结构;

提供一盖板;

在所述盖板上形成彩膜、量子层以及第二阻水层,以得到盖板封装结构;

将所述薄膜晶体管基板封装结构与盖板封装结构进行真空贴合,其中,所述第一阻水层与第二阻水层通过填充胶对应贴合。

2. 如权利要求1所述的显示面板的制作方法,其特征在于,所述在所述薄膜晶体管基板上制作蓝光有机发光二极管器件以及第一阻水层,以得到薄膜晶体管基板封装结构,包括:

在所述薄膜晶体管基板上制作蓝光有机发光二极管器件;

在所述蓝光有机发光二极管器件上形成第一阻水层,以得到薄膜晶体管基板封装结构。

3. 如权利要求1所述的显示面板的制作方法,其特征在于,所述在所述盖板上形成彩膜、量子层以及第二阻水层,以得到盖板封装结构,包括

在所述盖板上形成彩膜;

在所述彩膜上形成阻挡层,以及在所述阻挡层上形成像素定义层;

在所述像素定义层上形成量子层;

在所述量子层上形成第二阻水层;

在所述第二阻水层的周缘依次涂布吸湿层和框胶,并在所述吸湿层的内侧涂布所述填充胶,以得到盖板封装结构。

4. 如权利要求3所述的显示面板的制作方法,其特征在于,所述在所述盖板上形成彩膜,包括:

在所述盖板上形成具有红色像素单元、绿色像素单元、蓝色像素单元以及黑色矩阵的彩膜,其中所述黑色矩阵分布于所述彩膜的周缘以及各相邻的红色像素单元、绿色像素单元、蓝色像素单元之间。

5. 如权利要求3所述的显示面板的制作方法,其特征在于,所述像素定义层包括多个间隔设置的像素定义单元,所述在所述像素定义层上形成量子层,包括:

在每一所述间隔设置的像素定义单元之间设置量子点,以形成所述量子层。

6. 如权利要求3所述的显示面板的制作方法,其特征在于,所述将所述薄膜晶体管基板封装结构与盖板封装结构真空贴合,包括:

通过所述吸湿层、框胶以及填充胶将所述薄膜晶体管基板封装结构与盖板封装结构真空贴合,其中,所述第一阻水层与第二阻水层通过所述填充胶对应贴合,且所述吸湿层和框胶延伸至所述第一阻水层的周缘;

通过紫外固化或者加热的方式对所述吸湿层、框胶及填充胶进行固化。

7. 一种显示面板,其特征在于,包括:薄膜晶体管基板封装结构与盖板封装结构;

其中,所述薄膜晶体管基板封装结构包括依次设置的薄膜晶体管基板、蓝光有机发光二极管器件以及第一阻水层;

所述盖板封装结构包括依次设置的盖板、彩膜、量子层以及第二阻水层,其中,所述第

一阻水层与第二阻水层通过填充胶对应贴合。

8. 如权利要求7所述的显示面板，其特征在于，所述盖板封装结构还包括阻挡层和像素定义层；

其中，所述阻挡层设置在所述彩膜上，所述像素定义层设置在所述阻挡层上，所述量子层设置在所述像素定义层上，所述第二阻水层设置在所述量子层上；

所述第二阻水层的周缘还依次涂布有吸湿层和框胶，且在所述吸湿层的内侧涂布有填充胶；所述第一阻水层与第二阻水层通过所述填充胶对应贴合，且所述吸湿层和框胶延伸至所述第一阻水层的周缘。

9. 如权利要求8所述的显示面板，其特征在于，所述像素定义层包括多个间隔设置的像素定义单元，在每一所述间隔设置的像素定义单元之间设有量子点，以形成所述量子层。

10. 一种电子设备，其特征在于，包括壳体和显示面板，所述显示面板安装在所述壳体上，所述显示面板为权利要求7至9任一项所述的显示面板。

显示面板的制作方法、显示面板及电子设备

技术领域

[0001] 本申请涉及显示技术领域，具体涉及一种显示面板的制作方法、显示面板及电子设备。

背景技术

[0002] 量子点 (Quantum Dot, QD) 是一种无机纳米级半导体材料，通过对其施加一定的光压和电场，它便会发出特定频率的光，而发出的光的频率会随着量子点的尺寸的改变而变化，因而通过精准控制量子点的尺寸就可以发出非常纯的RGB三原色，从而显著提高色域，目前已在QD-LCD TV中广泛应用。有机发光二极管 (Organic Light-Emitting Diode, OLED) 拥有自发光、超轻薄、响应速度快、宽视角等特性，蓝光有机发光二极管器件 (Blue Organic Light-Emitting Diode, BOLED) 是理想的量子点激发光源。因此量子点与BOLED的结合 (QD-BOLED) 制作的面板将同时拥有量子点与OLED的优点，从而提升产品性能。

[0003] 但QD和OLED都容易受水汽影响，必须进行封装。目前QD-LCD量子点的主流封装为On-Surface方式，即将薄膜之间夹有量子点的片状材料贴在背光源和液晶面板之间，但在QD-BOLED面板中，量子点材料在面板内部，因此On-Surface方法虽然在QD-LCD较成熟，但并不适用于QD-BOLED。因此需要开发新的封装方法和结构来对QD-BOLED TV面板进行封装。

发明内容

[0004] 本申请实施例提供一种显示面板的制作方法、显示面板及电子设备，可以有效提升显示面板的封装效果，且能同时满足大尺寸显示面板对量子点和有机发光二极管的封装要求。

[0005] 本申请实施例提供一种显示面板的制作方法，包括：

[0006] 提供一薄膜晶体管基板；

[0007] 在所述薄膜晶体管基板上制作蓝光有机发光二极管器件以及第一阻水层，以得到薄膜晶体管基板封装结构；

[0008] 提供一盖板；

[0009] 在所述盖板上形成彩膜、量子层以及第二阻水层，以得到盖板封装结构；

[0010] 将所述薄膜晶体管基板封装结构与盖板封装结构进行真空贴合，其中，所述第一阻水层与第二阻水层通过填充胶对应贴合。

[0011] 在本申请实施例所述的显示面板的制作方法中，所述在所述薄膜晶体管基板上制作蓝光有机发光二极管器件以及第一阻水层，以得到薄膜晶体管基板封装结构，包括：

[0012] 在所述薄膜晶体管基板上制作蓝光有机发光二极管器件；

[0013] 在所述蓝光有机发光二极管器件上形成第一阻水层，以得到薄膜晶体管基板封装结构。

[0014] 在本申请实施例所述的显示面板的制作方法中，所述在所述薄膜晶体管基板上制作蓝光有机发光二极管器件，包括：

[0015] 通过蒸镀或喷墨打印的方式在所述薄膜晶体管基板上制作所述蓝光有机发光二极管器件。

[0016] 在本申请实施例所述的显示面板的制作方法中，所述在所述蓝光有机发光二极管器件上形成第一阻水层，包括：

[0017] 通过等离子体增强化学气相沉积的方式在所述蓝光有机发光二极管器件上形成所述第一阻水层。

[0018] 在本申请实施例所述的显示面板的制作方法中，所述在所述盖板上形成彩膜、量子层以及第二阻水层，以得到盖板封装结构，包括：

[0019] 在所述盖板上形成彩膜；

[0020] 在所述彩膜上形成阻挡层，以及在所述阻挡层上形成像素定义层；

[0021] 在所述像素定义层上形成量子层；

[0022] 在所述量子层上形成第二阻水层；

[0023] 在所述第二阻水层的周缘依次涂布吸湿层和框胶，并在所述吸湿层的内侧涂布所述填充胶，以得到盖板封装结构。

[0024] 在本申请实施例所述的显示面板的制作方法中，所述在所述盖板上形成彩膜，包括：

[0025] 在所述盖板上形成具有红色像素单元、绿色像素单元、蓝色像素单元以及黑色矩阵的彩膜，其中所述黑色矩阵分布于所述彩膜的周缘以及各相邻的红色像素单元、绿色像素单元、蓝色像素单元之间。

[0026] 在本申请实施例所述的显示面板的制作方法中，所述在所述彩膜上形成阻挡层，包括：

[0027] 通过等离子体增强化学气相沉积的方式在所述彩膜上沉积所述阻挡层。

[0028] 在本申请实施例所述的显示面板的制作方法中，所述像素定义层包括多个间隔设置的像素定义单元，所述在所述像素定义层上形成量子层，包括：

[0029] 在每一所述间隔设置的像素定义单元之间设置量子点，以形成所述量子层。

[0030] 在本申请实施例所述的显示面板的制作方法中，所述在每一所述间隔设置的像素定义单元之间设置量子点，包括：

[0031] 通过喷墨打印的方式在每一所述间隔设置的像素定义单元之间设置量子点。

[0032] 在本申请实施例所述的显示面板的制作方法中，所述在所述量子层上形成第二阻水层，包括：

[0033] 通过等离子体增强化学气相沉积或者原子层沉积的方式在所述量子层上形成所述第二阻水层。

[0034] 在本申请实施例所述的显示面板的制作方法中，所述将所述薄膜晶体管基板封装结构与盖板封装结构真空贴合，包括：

[0035] 通过所述吸湿层、框胶以及填充胶将所述薄膜晶体管基板封装结构与盖板封装结构真空贴合，其中，所述第一阻水层与第二阻水层通过所述填充胶对应贴合，且所述吸湿层和框胶延伸至所述第一阻水层的周缘；

[0036] 通过紫外固化或者加热的方式对所述吸湿层、框胶及填充胶进行固化。

[0037] 本申请实施例还提供一种显示面板，包括：薄膜晶体管基板封装结构与盖板封装

结构；

[0038] 其中，所述薄膜晶体管基板封装结构包括依次设置的薄膜晶体管基板、蓝光有机发光二极管器件以及第一阻水层；

[0039] 所述盖板封装结构包括依次设置的盖板、彩膜、量子层以及第二阻水层，其中，所述第一阻水层与第二阻水层通过填充胶对应贴合。

[0040] 在本申请实施例所述的显示面板中，所述盖板封装结构还包括阻挡层和像素定义层；

[0041] 其中，所述阻挡层设置在所述彩膜上，所述像素定义层设置在所述阻挡层上，所述量子层设置在所述像素定义层上，所述第二阻水层设置在所述量子层上；

[0042] 所述第二阻水层的周缘还依次涂布有吸湿层和框胶，且在所述吸湿层的内侧涂布有填充胶；所述第一阻水层与第二阻水层通过所述填充胶对应贴合，且所述吸湿层和框胶延伸至所述第一阻水层的周缘。

[0043] 在本申请实施例所述的显示面板中，所述像素定义层包括多个间隔设置的像素定义单元，在每一所述间隔设置的像素定义单元之间设有量子点，以形成所述量子层。

[0044] 本申请实施例还提供一种电子设备，包括壳体和显示面板，所述显示面板安装在所述壳体上，所述显示面板为本申请任一实施例所述的显示面板。

[0045] 本申请实施例提供的一种显示面板的制作方法，通过提供一薄膜晶体管基板；在薄膜晶体管基板上制作蓝光有机发光二极管器件以及第一阻水层，以得到薄膜晶体管基板封装结构；提供一盖板；在盖板上形成彩膜、量子层以及第二阻水层，以得到盖板封装结构；将薄膜晶体管基板封装结构与盖板封装结构进行真空贴合，其中，第一阻水层与第二阻水层通过填充胶对应贴合。本申请实施例通过在TFT基板上制作BOLED并进行封装，然后在盖板上制作QD并进行封装，最后将TFT基板封装结构与盖板封装结构真空贴合，可以有效提升显示面板的封装效果，且能同时满足大尺寸显示面板对量子点和有机发光二极管的封装要求。

附图说明

[0046] 为了更清楚地说明本申请实施例中的技术方案，下面将对实施例描述中所需要使用的附图作简单地介绍，显而易见地，下面描述中的附图仅仅是本申请的一些实施例，对于本领域技术人员来讲，在不付出创造性劳动的前提下，还可以根据这些附图获得其他的附图。

[0047] 图1为本申请实施例提供的电子设备的结构示意图。

[0048] 图2为本申请实施例提供的显示面板的结构示意图。

[0049] 图3为本申请实施例提供的显示面板的制备方法的第一流程示意图。

[0050] 图4为本申请实施例提供的显示面板的制备方法的第二流程示意图。

[0051] 图5为本申请实施例提供的显示面板的制备方法的第三流程示意图。

[0052] 图6为本申请实施例提供的显示面板的制备方法的第四流程示意图。

[0053] 图7为本申请实施例提供的显示面板的制备方法的第五流程示意图。

[0054] 图8和图9为本申请实施例提供的显示面板的制备工艺流程示意图。

具体实施方式

[0055] 下面将结合本申请实施例中的附图,对本申请实施例中的技术方案进行清楚、完整地描述。显然,所描述的实施例仅仅是本申请一部分实施例,而不是全部的实施例。基于本申请中的实施例,本领域技术人员在没有作出创造性劳动前提下所获得的所有其他实施例,都属于本申请保护的范围。

[0056] 在本申请的描述中,需要理解的是,术语“中心”、“纵向”、“横向”、“长度”、“宽度”、“厚度”、“上”、“下”、“前”、“后”、“左”、“右”、“竖直”、“水平”、“顶”、“底”、“内”、“外”、“顺时针”、“逆时针”等指示的方位或位置关系为基于附图所示的方位或位置关系,仅是为了便于描述本申请和简化描述,而不是指示或暗示所指的装置或元件必须具有特定的方位、以特定的方位构造和操作,因此不能理解为对本申请的限制。此外,术语“第一”、“第二”仅用于描述目的,而不能理解为指示或暗示相对重要性或者隐含指明所指示的技术特征的数量。由此,限定有“第一”、“第二”的特征可以明示或者隐含地包括一个或者更多个所述特征。在本申请的描述中,“多个”的含义是两个或两个以上,除非另有明确具体的限定。

[0057] 在本申请的描述中,需要说明的是,除非另有明确的规定和限定,术语“安装”、“相连”、“连接”应做广义理解,例如,可以是固定连接,也可以是可拆卸连接,或一体地连接;可以是机械连接,也可以是电连接或可以相互通讯;可以是直接相连,也可以通过中间媒介间接相连,可以是两个元件内部的连通或两个元件的相互作用关系。对于本领域的普通技术人员而言,可以根据具体情况理解上述术语在本申请中的具体含义。

[0058] 在本申请中,除非另有明确的规定和限定,第一特征在第二特征之“上”或之“下”可以包括第一和第二特征直接接触,也可以包括第一和第二特征不是直接接触而是通过它们之间的另外的特征接触。而且,第一特征在第二特征“之上”、“上方”和“上面”包括第一特征在第二特征正上方和斜上方,或仅仅表示第一特征水平高度高于第二特征。第一特征在第二特征“之下”、“下方”和“下面”包括第一特征在第二特征正下方和斜下方,或仅仅表示第一特征水平高度小于第二特征。

[0059] 下文的公开提供了许多不同的实施方式或例子用来实现本申请的不同结构。为了简化本申请的公开,下文中对特定例子的部件和设置进行描述。当然,它们仅为示例,并且目的不在于限制本申请。此外,本申请可以在不同例子中重复参考数字和/或参考字母,这种重复是为了简化和清楚的目的,其本身不指示所讨论各种实施方式和/或设置之间的关系。此外,本申请提供了的各种特定的工艺和材料的例子,但是本领域普通技术人员可以意识到其他工艺的应用和/或其他材料的使用。

[0060] 本申请实施例提供一种显示面板的制作方法、显示面板及电子设备,该显示面板可以集成在电子设备中,该显示面板可以采用显示面板的制作方法制成,该电子设备可以是智能穿戴设备、智能手机、平板电脑、智能电视等设备。

[0061] 请参阅图1,图1为本申请实施例提供的电子设备的结构示意图。该电子设备100可以包括显示面板10、控制电路20、以及壳体30。需要说明的是,图1所示的电子设备100并不限于以上内容,其还可以包括其他器件,比如还可以包括摄像头、天线结构、纹解锁模块等。

[0062] 其中,显示面板10设置于壳体30上。

[0063] 在一些实施例中,显示面板10可以固定到壳体30上,显示面板10和壳体30形成密闭空间,以容纳控制电路20等器件。

[0064] 在一些实施例中，壳体30可以为由柔性材料制成，比如为塑胶壳体或者硅胶壳体等。

[0065] 其中，该控制电路20安装在壳体30中，该控制电路20可以为电子设备100的主板，控制电路20上可以集成有电池、天线结构、麦克风、扬声器、耳机接口、通用串行总线接口、摄像头、距离传感器、环境光传感器、受话器以及处理器等功能组件中的一个、两个或多个。

[0066] 其中，该显示面板10安装在壳体30中，同时，该显示面板10电连接至控制电路20上，以形成电子设备100的显示面。该显示面板10可以包括显示区域和非显示区域。该显示区域可以用来显示电子设备100的画面或者供用户进行触摸操控等。该非显示区域可用于设置各种功能组件。

[0067] 请参阅图2，图2为本申请实施例提供的显示面板的结构示意图。该显示面板10可以包括薄膜晶体管基板封装结构11与盖板封装结构12。

[0068] 其中，薄膜晶体管基板封装结构11包括依次设置的薄膜晶体管基板(Thin Film Transistor, TFT) 111、蓝光有机发光二极管器件112以及第一阻水层113。

[0069] 盖板封装结构12包括依次设置的盖板121、彩膜122、量子层123以及第二阻水层124。

[0070] 其中，第一阻水层113与第二阻水层124通过填充胶125对应贴合。

[0071] 其中，彩膜122可以为彩色滤光片(Color filter, CF)。

[0072] 在一些实施例中，彩膜122包括红色像素单元1221、绿色像素单元1222、蓝色像素单元1223以及黑色矩阵1224，其中黑色矩阵1224分布于彩膜122的周缘以及各相邻的红色像素单元1221、绿色像素单元1222、蓝色像素单元1223之间。

[0073] 在一些实施例中，第一阻水层113可以由氮化硅(SiNx)、氮氧化硅(SiON)、氧化硅(SiOx)等任一种材料或者多个材料制成。

[0074] 在一些实施例中，第二阻水层124可以由氮化硅(SiNx)、氮氧化硅(SiON)、氧化硅(SiOx)、三氧化二铝(Al2O3)、二氧化硅(SiO2)等任一种材料或者多个材料制成。

[0075] 其中，第一阻水层113与第二阻水层124可以为单层结构或是多层结构。当为多层结构时，可以由多层无机材料薄膜制成；或者可以由多层金属材料薄膜制成；或者由无机材料薄膜与金属材料薄膜交替设置而制成。

[0076] 在一些实施例中，盖板封装结构12还包括阻挡层126和像素定义层127。

[0077] 其中，阻挡层126设置在彩膜122上，像素定义层127设置在阻挡层126上，量子层123设置在像素定义层127上，第二阻水层124设置在量子层123上。

[0078] 其中，第二阻水层124的周缘还依次涂布有吸湿层128和框胶129，且在吸湿层128的内侧涂布有填充胶125；第一阻水层113与第二阻水层124通过填充胶125对应贴合，且吸湿层128和框胶129延伸至第一阻水层113的周缘。

[0079] 在一些实施例中，像素定义层127包括多个间隔设置的像素定义单元1271，在每一间隔设置的像素定义单元1271之间设有量子点1231，以形成量子层123。

[0080] 在一些实施例中，第一阻水层113包覆蓝光有机发光二极管器件112，第二阻水层124和阻挡层126包覆量子层123，且第一阻水层113、第二阻水层124和阻挡层126位于吸湿层128的内侧。

[0081] 本申请实施例提供的显示面板10，包括薄膜晶体管基板封装结构11与盖板封装结

构12；薄膜晶体管基板封装结构11包括依次设置的薄膜晶体管基板(Thin Film Transistor,TFT)111、蓝光有机发光二极管器件112以及第一阻水层113；盖板封装结构12包括依次设置的盖板121、彩膜122、量子层123以及第二阻水层124，其中，第一阻水层113与第二阻水层124通过填充胶125对应贴合。本申请实施例通过将BOLED封装于TFT基板封装结构内，且QD封装于盖板封装结构内，最后将TFT基板封装结构与盖板封装结构真空贴合，可以有效提升显示面板的封装效果，且能同时满足大尺寸显示面板对量子点和有机发光二极管的封装要求。

[0082] 为了进一步描述本申请，下面从显示面板的制作方法的方向进行描述。

[0083] 请参阅图3至图6，图3至图6为本申请实施例提供的显示面板的制作方法的第一至第四流程示意图。该显示面板的制作方法包括：

[0084] 步骤101，提供一薄膜晶体管基板111。

[0085] 步骤102，在薄膜晶体管基板111上制作蓝光有机发光二极管器件112以及第一阻水层113，以得到薄膜晶体管基板封装结构11。

[0086] 在一些实施例中，如图4所示，步骤102可通过步骤1021至1022来实现，具体为：

[0087] 步骤1021，在薄膜晶体管基板111上制作蓝光有机发光二极管器件112。

[0088] 在一些实施例中，在薄膜晶体管基板111上制作蓝光有机发光二极管器件112，包括：

[0089] 通过蒸镀或喷墨打印的方式在薄膜晶体管基板111上制作蓝光有机发光二极管器件112。

[0090] 步骤1022，在蓝光有机发光二极管器件112上形成第一阻水层113，以得到薄膜晶体管基板封装结构。

[0091] 在一些实施例中，在蓝光有机发光二极管器件112上形成第一阻水层113，包括：

[0092] 通过等离子体增强化学气相沉积(Plasma Enhanced Chemical Vapor Deposition, PECVD)的方式在蓝光有机发光二极管器件112上形成第一阻水层113。

[0093] 在一些实施例中，还可以通过原子层沉积(Atomic Layer Deposition, ALD)的方式在蓝光有机发光二极管器件112上形成第一阻水层113。

[0094] 步骤103，提供一盖板121。

[0095] 步骤104，在盖板121上形成彩膜122、量子层123以及第二阻水层124，以得到盖板封装结构12。

[0096] 在一些实施例中，如图5所示，步骤104可通过步骤1041至1045来实现，具体为：

[0097] 步骤1041，在盖板121上形成彩膜122。

[0098] 在一些实施例中，在盖板121上形成彩膜122，包括：

[0099] 在盖板121上形成具有红色像素单元1221、绿色像素单元1222、蓝色像素单元1223以及黑色矩阵1224的彩膜122，其中黑色矩阵1224分布于彩膜122的周缘以及各相邻的红色像素单元1221、绿色像素单元1222、蓝色像素单元1223之间。

[0100] 步骤1042，在彩膜122上形成阻挡层126，以及在阻挡层126上形成像素定义层127。

[0101] 在一些实施例中，在彩膜122上形成阻挡层126，包括：

[0102] 通过等离子体增强化学气相沉积的方式在彩膜122上沉积阻挡层126。

[0103] 步骤1043，在像素定义层127上形成量子层123。

[0104] 在一些实施例中,像素定义层127包括多个间隔设置的像素定义单元1271,在像素定义层127上形成量子层123,包括:

[0105] 在每一间隔设置的像素定义单元1271之间设置量子点1231,以形成所述量子层123。

[0106] 在一些实施例中,在每一间隔设置的像素定义单元1271之间设置量子点1231,包括:

[0107] 通过喷墨打印的方式在每一间隔设置的像素定义单元1271之间设置量子点1231。

[0108] 步骤1044,在量子层123上形成第二阻水层124。

[0109] 在一些实施例中,在量子层123上形成第二阻水层124,包括:

[0110] 通过等离子体增强化学气相沉积或者原子层沉积的方式在量子层123上形成第二阻水层124。

[0111] 步骤1045,在第二阻水层124的周缘依次涂布吸湿层128和框胶129,并在吸湿层128的内侧涂布填充胶125,以得到盖板封装结构12。

[0112] 例如,可以通过点胶机在第二阻水层124的周缘依次涂布吸湿层128和框胶129,并在吸湿层128的内侧涂布填充胶125。

[0113] 步骤105,将薄膜晶体管基板封装结构11与盖板封装结构12进行真空贴合,其中,第一阻水层113与第二阻水层124通过填充胶125对应贴合。

[0114] 在一些实施例中,如图6所示,步骤105可通过步骤1051至1052来实现,具体为:

[0115] 步骤1051,通过吸湿层128、框胶120以及填充胶125将薄膜晶体管基板封装结构11与盖板封装结构12真空贴合,其中,第一阻水层113与第二阻水层124通过填充胶125对应贴合,且吸湿层128和框胶129延伸至第一阻水层113的周缘。

[0116] 步骤1052,通过紫外固化或者加热的方式对吸湿层128、框胶129及填充胶125进行固化。

[0117] 为了进一步描述本申请,请参阅图7至图9,图7为本申请实施例提供的显示面板的制作方法的第五流程示意图,图8和图9为本申请实施例提供的显示面板的制备工艺流程示意图。该显示面板的制作方法包括:

[0118] 步骤201,提供一薄膜晶体管基板111。

[0119] 步骤202,通过蒸镀或喷墨打印的方式在薄膜晶体管基板111上制作蓝光有机发光二极管器件112。

[0120] 步骤203,通过等离子体增强化学气相沉积的方式在蓝光有机发光二极管器件112上形成第一阻水层113。

[0121] 步骤204,提供一盖板121。

[0122] 步骤205,在盖板121上形成具有红色像素单元1221、绿色像素单元1222、蓝色像素单元1223以及黑色矩阵1224的彩膜122。

[0123] 其中,黑色矩阵1224分布于彩膜122的周缘以及各相邻的红色像素单元1221、绿色像素单元1222、蓝色像素单元1223之间。

[0124] 步骤206,通过等离子体增强化学气相沉积的方式在彩膜122上沉积阻挡层126,以及在阻挡层126上形成像素定义层127。

[0125] 步骤207,通过喷墨打印的方式在像素定义层127上形成量子层123。

[0126] 在一些实施例中,像素定义层127包括多个间隔设置的像素定义单元1271。可以通过喷墨打印的方式在每一间隔设置的像素定义单元1271之间设置量子点1231,以形成所述量子层123。

[0127] 步骤208,在量子层123上形成第二阻水层124。

[0128] 在一些实施例中,可以通过等离子体增强化学气相沉积或者原子层沉积的方式在量子层123上形成第二阻水层124。

[0129] 步骤209,在第二阻水层124的周缘依次涂布吸湿层128和框胶129,并在吸湿层128的内侧涂布填充胶125,以得到盖板封装结构12。

[0130] 步骤210,将薄膜晶体管基板封装结构11与盖板封装结构12进行真空贴合。其中,第一阻水层113与第二阻水层124通过填充胶125对应贴合。

[0131] 在一些实施例中,可以通过吸湿层128、框胶120以及填充胶125将薄膜晶体管基板封装结构11与盖板封装结构12真空贴合,其中,第一阻水层113与第二阻水层124通过填充胶125对应贴合,且吸湿层128和框胶129延伸至第一阻水层113的周缘。

[0132] 步骤211,通过紫外固化或者加热的方式对吸湿层128、框胶129及填充胶125进行固化。

[0133] 本申请实施例提供的一种显示面板的制作方法,通过提供一薄膜晶体管基板;在薄膜晶体管基板上制作蓝光有机发光二极管器件以及第一阻水层,以得到薄膜晶体管基板封装结构;提供一盖板;在盖板上形成彩膜、量子层以及第二阻水层,以得到盖板封装结构;将薄膜晶体管基板封装结构与盖板封装结构进行真空贴合,其中,第一阻水层与第二阻水层通过填充胶对应贴合。本申请实施例通过在TFT基板上制作BOLED并进行封装,然后在盖板上制作QD并进行封装,最后将TFT基板封装结构与盖板封装结构真空贴合,可以有效提升显示面板的封装效果,且能同时满足大尺寸显示面板对量子点和有机发光二极管的封装要求。

[0134] 以上对本申请实施例提供的显示面板的制作方法、显示面板及电子设备进行了详细介绍,本文中应用了具体个例对本申请的原理及实施方式进行了阐述,以上实施例的说明只是用于帮助理解本申请。同时,对于本领域的技术人员,依据本申请的思想,在具体实施方式及应用范围上均会有改变之处,综上所述,本说明书内容不应理解为对本申请的限制。

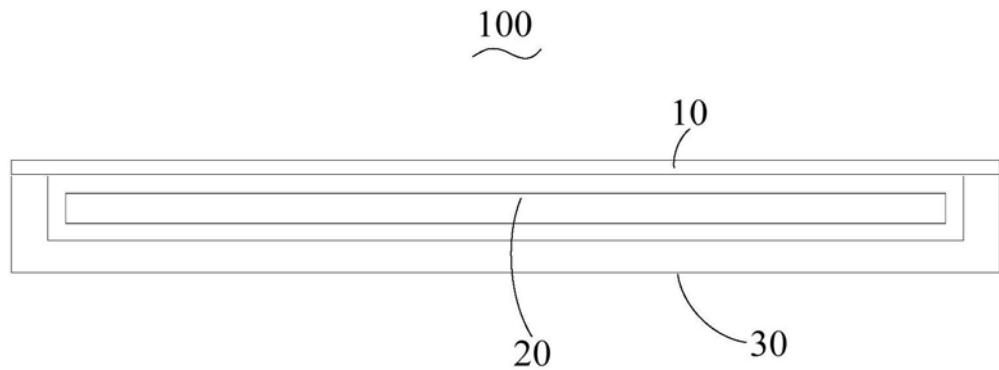


图1

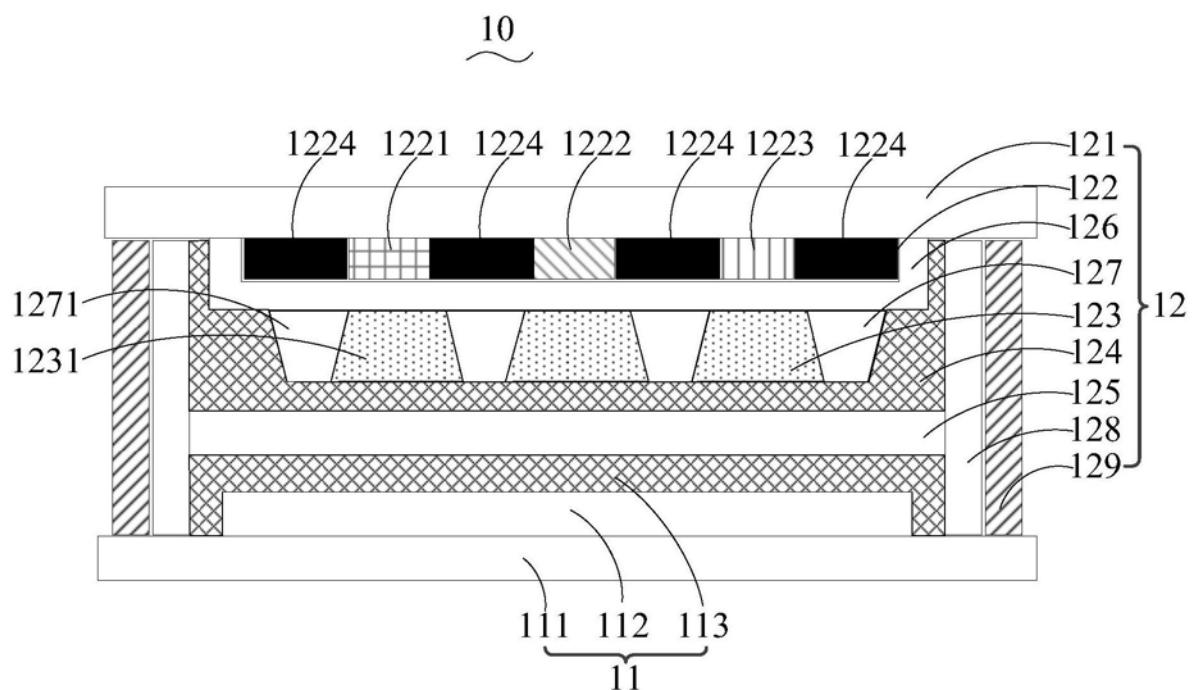


图2

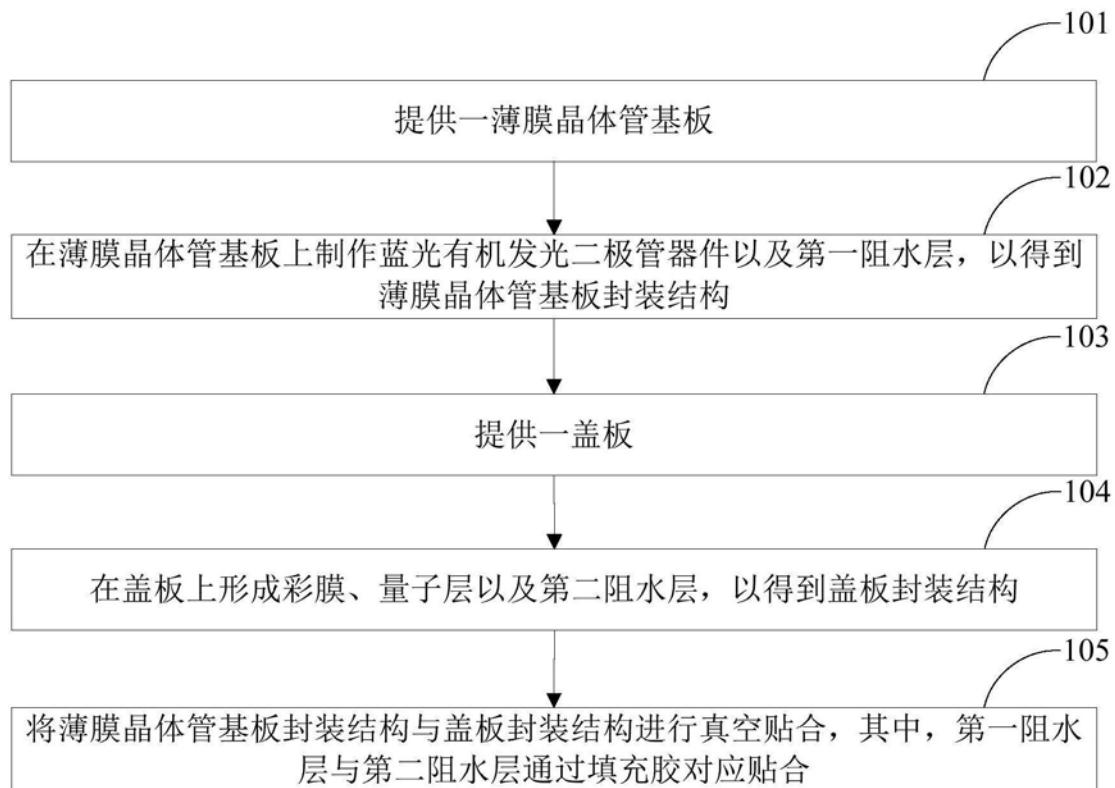


图3

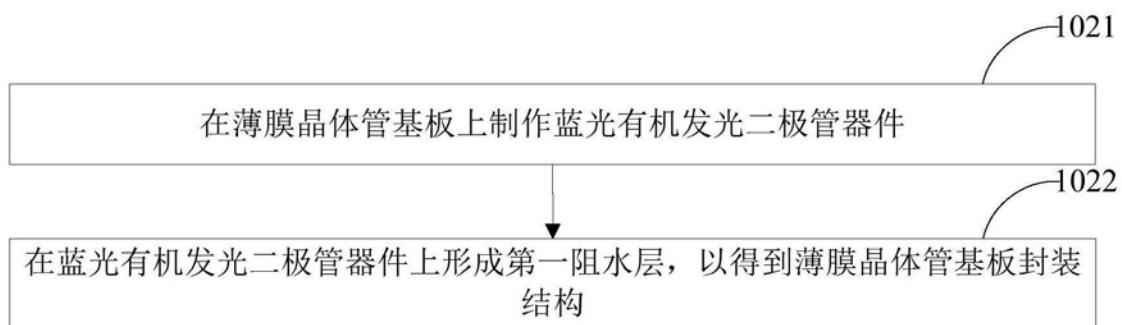


图4

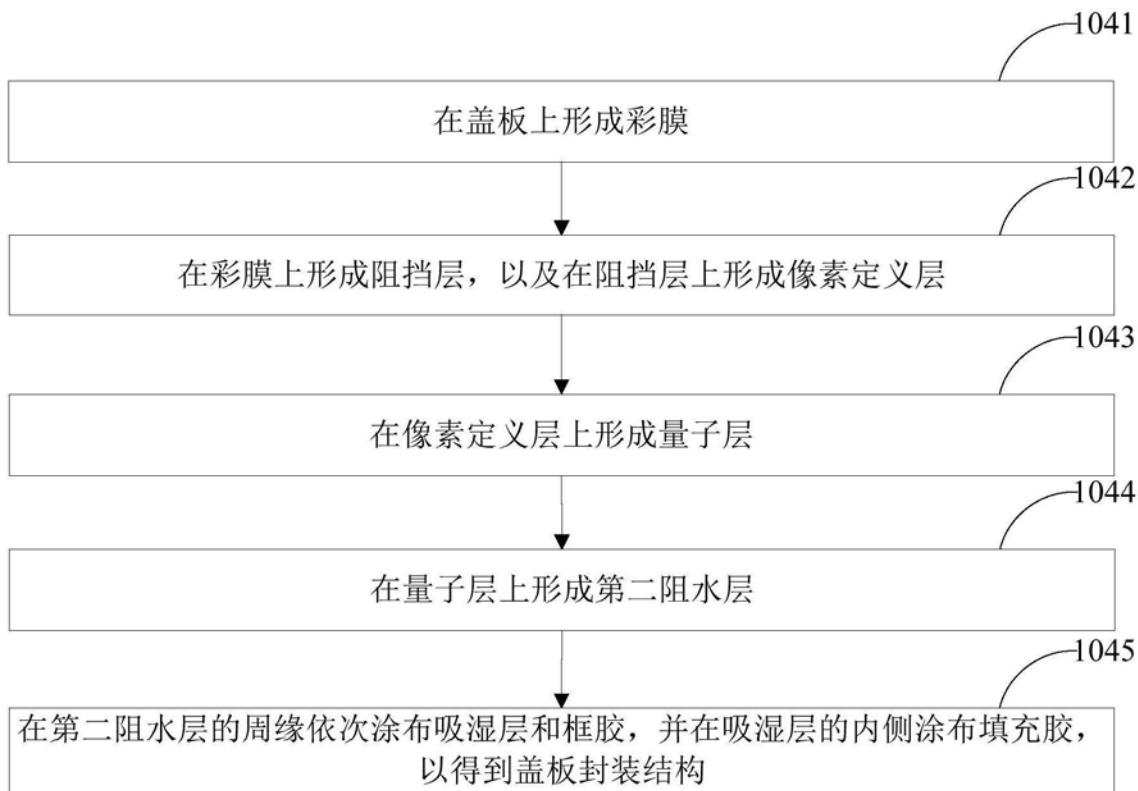


图5

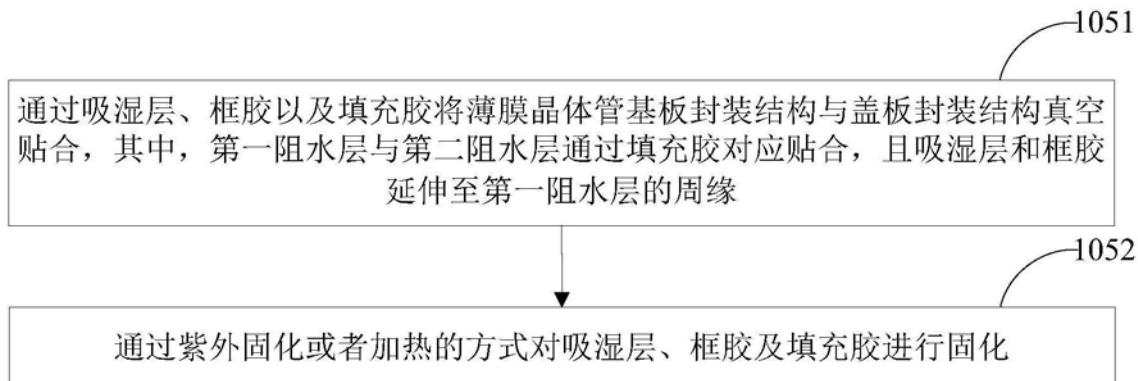


图6

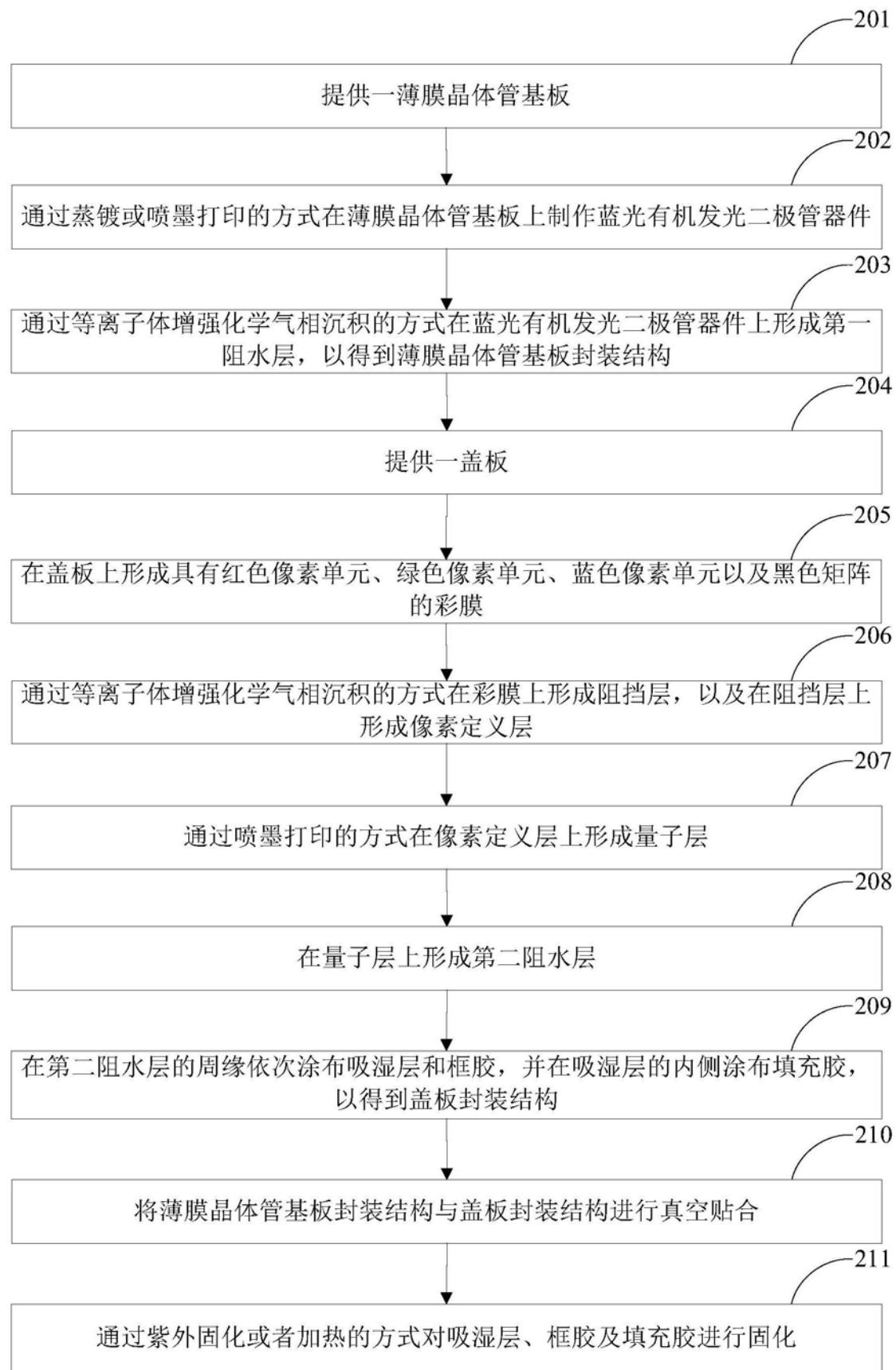


图7

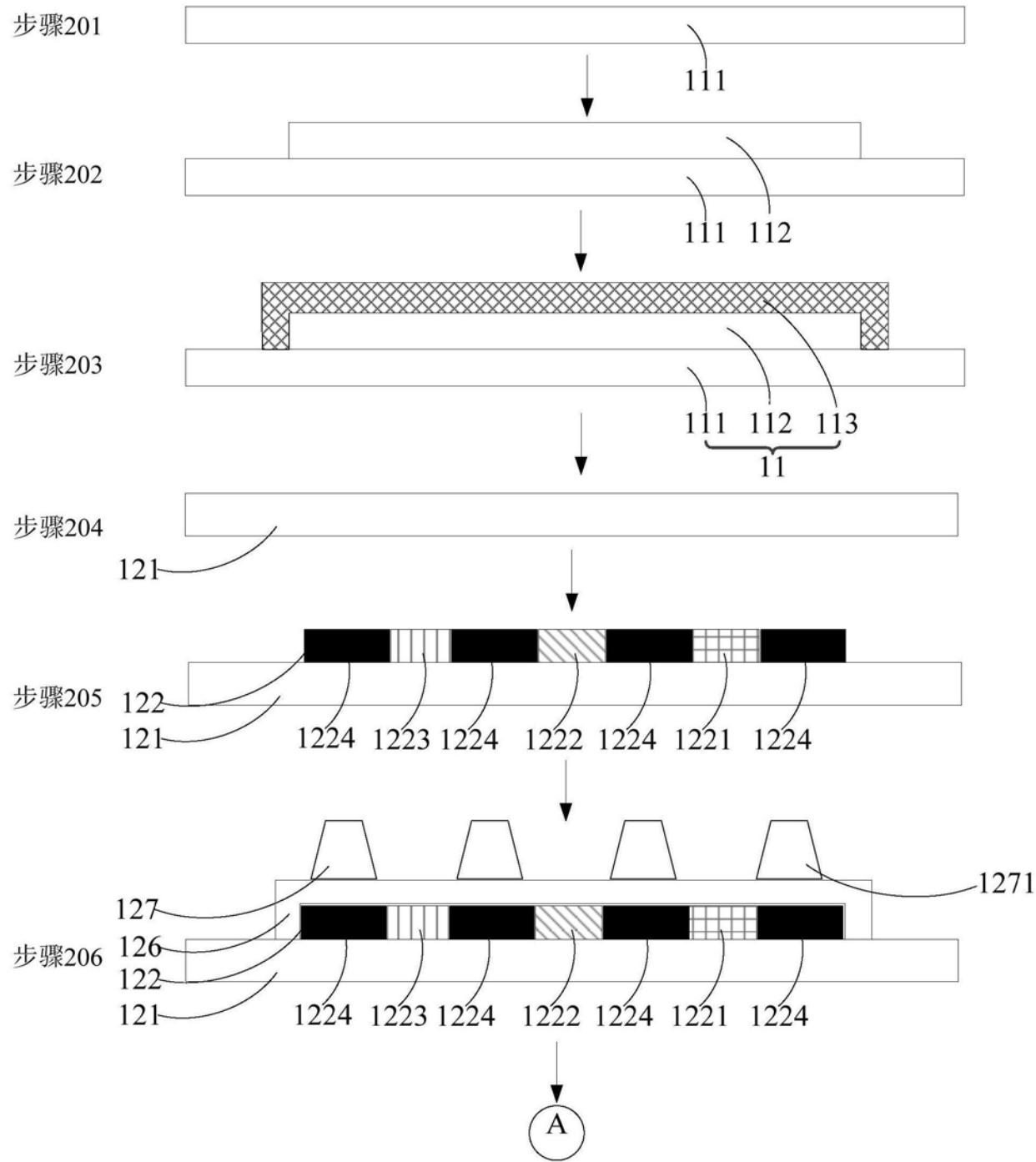


图8

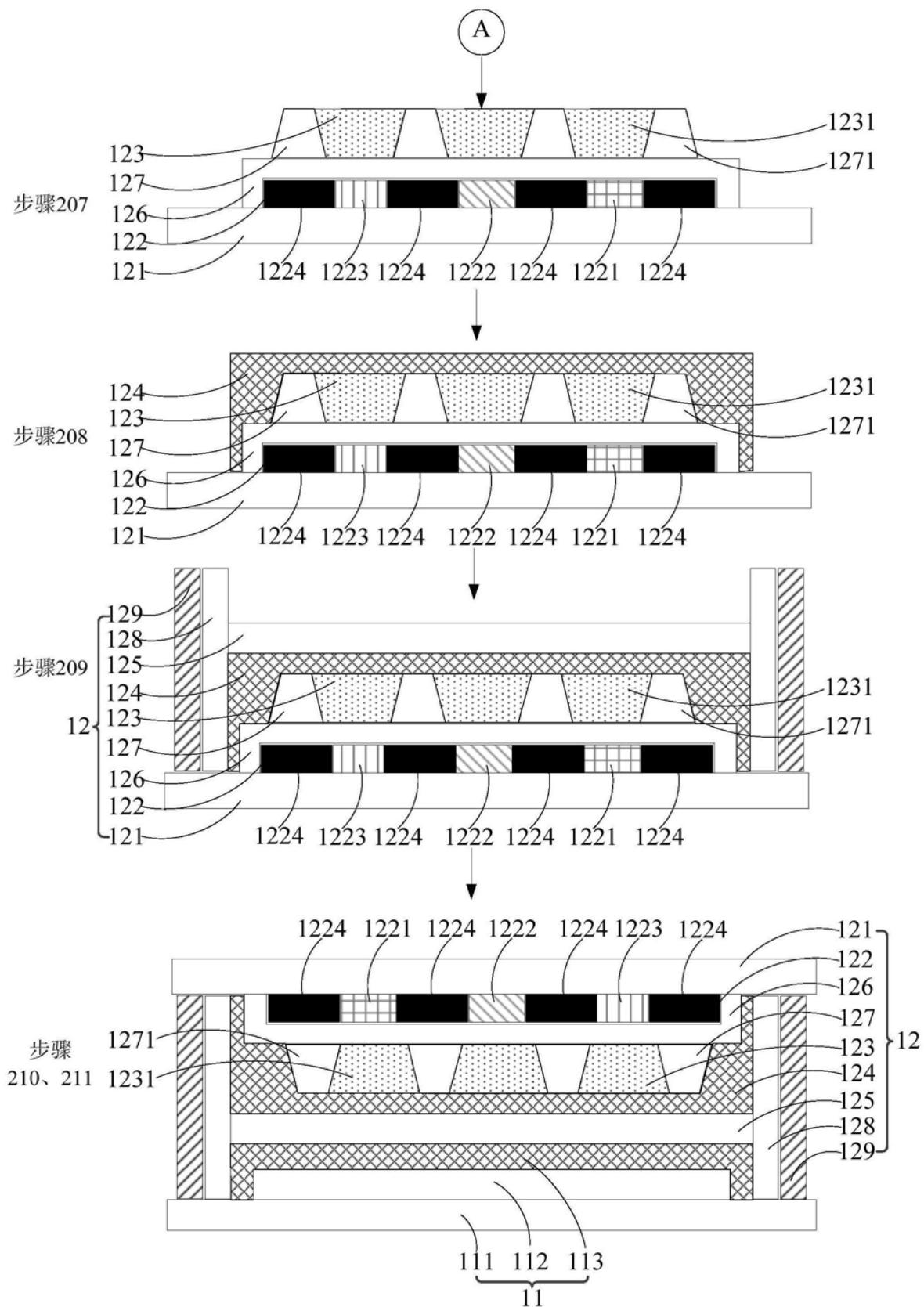


图9

专利名称(译)	显示面板的制作方法、显示面板及电子设备		
公开(公告)号	CN109950425A	公开(公告)日	2019-06-28
申请号	CN201910176611.4	申请日	2019-03-08
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
[标]发明人	杨中国 吴元均 李金川		
发明人	杨中国 吴元均 李金川		
IPC分类号	H01L51/56 H01L51/52 H01L27/32		
代理人(译)	黄威		
外部链接	Espacenet Sipo		

摘要(译)

本申请实施例公开了一种显示面板的制作方法、显示面板及电子设备，其中，该方法包括：提供一薄膜晶体管基板；在薄膜晶体管基板上制作蓝光有机发光二极管器件以及第一阻水层，以得到薄膜晶体管基板封装结构；提供一盖板；在盖板上形成彩膜、量子层以及第二阻水层，以得到盖板封装结构；将薄膜晶体管基板封装结构与盖板封装结构进行真空贴合，其中，第一阻水层与第二阻水层通过填充胶对应贴合。本申请实施例通过在TFT基板上制作BOLED并进行封装，然后在盖板上制作QD并进行封装，最后将TFT基板封装结构与盖板封装结构真空贴合，可以有效提升显示面板的封装效果，且能同时满足大尺寸显示面板对量子点和有机发光二极管的封装要求。

