



(12)发明专利申请

(10)申请公布号 CN 109859695 A

(43)申请公布日 2019.06.07

(21)申请号 201910256563.X

(22)申请日 2019.04.01

(71)申请人 深圳市华星光电半导体显示技术有限公司

地址 518132 广东省深圳市光明新区公明街道塘明大道9-2号

(72)发明人 郑旭煌

(74)专利代理机构 深圳翼盛智成知识产权事务所(普通合伙) 44300

代理人 黄威

(51)Int.Cl.

G09G 3/3266(2016.01)

G09G 3/3291(2016.01)

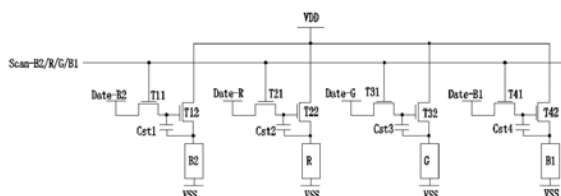
权利要求书2页 说明书6页 附图3页

(54)发明名称

一种OLED显示面板

(57)摘要

本申请提供一种OLED显示面板,包括数据线、扫描线、第一电源、第二电源以及像素单元,一像素单元包括红色子像素、绿色子像素、第一蓝色子像素、第二蓝色子像素;每个子像素均包括第一薄膜晶体管、第二薄膜晶体管以及存储电容;第一薄膜晶体管的栅极连接扫描线,源极连接数据线,漏极并联连接第二薄膜晶体管的栅极以及存储电容的第一极板;第二薄膜晶体管的源极接入第一电源,漏极接入第二电源;存储电容的第二极板接入第二电源;其中,所述扫描线所传输的扫描信号和所述数据线所传输的数据信号用于共同使得所述第一蓝色子像素和所述第二蓝色子像素交替显示。



1. 一种OLED显示面板,其特征在于,包括数据线、扫描线以及阵列分布的像素单元,一所述像素单元包括四个子像素,所述子像素包括红色子像素、绿色子像素、第一蓝色子像素、第二蓝色子像素;

所述OLED显示面板还包括第一电源和第二电源,每个所述子像素均包括第一薄膜晶体管、第二薄膜晶体管以及存储电容;

所述第一薄膜晶体管的栅极连接所述扫描线,所述第一薄膜晶体管的源极连接所述数据线,所述第一薄膜晶体管的漏极并联连接所述第二薄膜晶体管的栅极以及所述存储电容的第一极板;

所述第二薄膜晶体管的源极接入所述第一电源,所述第二薄膜晶体管的漏极接入所述第二电源;

所述存储电容的第二极板接入所述第二电源;

其中,所述扫描线所传输的扫描信号和所述数据线所传输的数据信号用于共同使得所述第一蓝色子像素和所述第二蓝色子像素交替显示。

2. 根据权利要求1所述的OLED显示面板,其特征在于,每个所述子像素的所述扫描信号电压的波形一致。

3. 根据权利要求2所述的OLED显示面板,其特征在于,所述第一蓝色子像素和所述第二蓝色子像素分别对应连接一路所述数据线。

4. 根据权利要求3所述的OLED显示面板,其特征在于,第M帧时,所述第二蓝色子像素输入的所述数据信号的电压持续处于低电平,所述第二蓝色子像素的所述第二薄膜晶体管关闭,所述第二蓝色子像素处于停息状态;所述第一蓝色子像素输入的所述数据信号电压处于高电平,所述第一蓝色子像素的所述第二薄膜晶体管打开,所述第一蓝色子像素处于发光状态;

第M+1帧时,所述第二蓝色子像素输入的所述数据信号电压处于高电平,所述第二蓝色子像素的所述第二薄膜晶体管打开,所述第二蓝色子像素处于发光状态;所述第一蓝色子像素输入的所述数据信号电压处于低电平,所述第一蓝色子像素的所述第二薄膜晶体管关闭,所述第一蓝色子像素处于停息状态;其中,M为正整数。

5. 根据权利要求1所述的OLED显示面板,其特征在于,所述红色子像素与所述绿色子像素的所述扫描信号的电压为正电压;所述第一蓝色子像素和所述第二蓝色子像素的所述扫描信号的电压一者为正电压,一者为负电压;所述第一蓝色子像素和所述第二蓝色子像素的所述扫描信号的电压交替地与所述红色子像素以及所述绿色子像素的所述扫描信号的电压波形一致。

6. 根据权利要求5所述的OLED显示面板,其特征在于,所述第一蓝色子像素和所述第二蓝色子像素共用一路所述数据线,且两者分别独立连接一路所述扫描线;所述红色子像素与所述绿色子像素共用一路所述扫描线。

7. 根据权利要求6所述的OLED显示面板,其特征在于,第M帧时,所述第二蓝色子像素输入的所述扫描信号的电压为负电压,所述第二蓝色子像素的所述第一薄膜晶体管关闭,所述第二蓝色子像素处于停息状态;所述第一蓝色子像素输入的所述扫描信号的电压为正电压,所述第一蓝色子像素的所述第一薄膜晶体管打开,所述第一蓝色子像素处于发光状态;

第M+1帧时,所述第二蓝色子像素输入的所述扫描信号的电压为正电压,所述第二蓝色

子像素的所述第一薄膜晶体管打开,所述第二蓝色子像素处于发光状态;所述第一蓝色子像素输入的所述扫描信号的电压为负电压,所述第一蓝色子像素的所述第一薄膜晶体管关闭,所述第一蓝色子像素处于停息状态;其中,M为正整数。

8. 根据权利要求1所述的OLED显示面板,其特征在于,所述红色子像素与所述绿色子像素的所述扫描信号的电压波形一致,所述红色子像素与所述绿色子像素共用一路所述扫描线;所述第一蓝色子像素和所述第二蓝色子像素的所述扫描信号的电压波形一致,所述第一蓝色子像素和所述第二蓝色子像素共用一路所述扫描线。

9. 根据权利要求8所述的OLED显示面板,其特征在于,所述红色子像素、所述绿色子像素、所述第一蓝色子像素的所述第一薄膜晶体管和所述第二薄膜晶体管均为n型;所述第二蓝色子像素的所述第一薄膜晶体管为p型,所述第二薄膜晶体管为n型。

10. 根据权利要求9所述的OLED显示面板,其特征在于,第M帧时,所述第一蓝色子像素与所述第二蓝色子像素输入的所述扫描信号的电压为正电压时,所述第一蓝色子像素的所述第一薄膜晶体管和所述第二薄膜晶体管均打开,所述第一蓝色子像素处于发光状态;所述第二蓝色子像素的所述第一薄膜晶体管关闭,所述第二蓝色子像素处于停息状态;

第M+1帧时,所述第一蓝色子像素与所述第二蓝色子像素输入的所述扫描信号的电压为负电压时,所述第一蓝色子像素的所述第一薄膜晶体管关闭,所述第一蓝色子像素处于停息状态;所述第二蓝色子像素的所述第一薄膜晶体管打开,所述第二蓝色子像素处于发光状态;其中,M为正整数。

## 一种OLED显示面板

### 技术领域

[0001] 本申请涉及显示技术领域,尤其涉及一种OLED显示面板。

### 背景技术

[0002] OLED即有机发光二极管(Organic Light-Emitting Diode),传统子像素排列采用RGB子像素面积相等、相互间隔的形式;另一种排列方式为Pentile排列,特点为相邻子像素会借用(共享)相邻的像素来构成三基色,以此来用低分辨率模拟高分辨率。LG display 4K面板技术,在RGB的基础上增设了白光子像素,构成了RGBW的像素结构,增加的白色子像素,使显示应用上更为灵活。

[0003] 实际上,RGB三种有机发光材料的特性差异较大,通常,蓝色发光材料最不稳定、且存在发光寿命最短的问题。因为OLED亮度与电流呈正相关,蓝色发光材料不稳定会导致等电流变化量下蓝色子像素亮度变化量最大,从而导致色偏。传统的RGB子像素等面积的结构,无法更好地弥补因材料差异而产生的显示差异。Pentile排列在显示精细内容时,清晰度会大幅下降。RGBW的架构,工艺制程更复杂,开口率、面板走线难度更大。

[0004] 因此,现有技术存在缺陷,急需改进。

### 发明内容

[0005] 本申请提供一种OLED显示面板,能够改善蓝色子像素使用寿命以及显示效果,同时避免造成工艺难度的提升以及屏幕分辨率的降低,从而增强OLED显示面板的可靠性。

[0006] 为解决上述问题,本申请提供的技术方案如下:

[0007] 本申请提供一种OLED显示面板,包括数据线、扫描线以及阵列分布的像素单元,一所述像素单元包括四个子像素,所述子像素包括红色子像素、绿色子像素、第一蓝色子像素、第二蓝色子像素;

[0008] 所述OLED显示面板还包括第一电源和第二电源,每个所述子像素均包括第一薄膜晶体管、第二薄膜晶体管以及存储电容;

[0009] 所述第一薄膜晶体管的栅极连接所述扫描线,所述第一薄膜晶体管的源极连接所述数据线,所述第一薄膜晶体管的漏极并联连接所述第二薄膜晶体管的栅极以及所述存储电容的第一极板;

[0010] 所述第二薄膜晶体管的源极接入所述第一电源,所述第二薄膜晶体管的漏极接入所述第二电源;

[0011] 所述存储电容的第二极板接入所述第二电源;

[0012] 其中,所述扫描线所传输的扫描信号和所述数据线所传输的数据信号用于共同使得所述第一蓝色子像素和所述第二蓝色子像素交替显示。

[0013] 在本申请的OLED显示面板中,每个所述子像素的所述扫描信号电压的波形一致。

[0014] 在本申请的OLED显示面板中,所述第一蓝色子像素和所述第二蓝色子像素分别对应连接一路所述数据线。

[0015] 在本申请的OLED显示面板中,第M帧时,所述第二蓝色子像素输入的所述数据信号的电压持续处于低电平,所述第二蓝色子像素的所述第二薄膜晶体管关闭,所述第二蓝色子像素处于停息状态;所述第一蓝色子像素输入的所述数据信号电压处于高电平,所述第一蓝色子像素的所述第二薄膜晶体管打开,所述第一蓝色子像素处于发光状态;

[0016] 第M+1帧时,所述第二蓝色子像素输入的所述数据信号电压处于高电平,所述第二蓝色子像素的所述第二薄膜晶体管打开,所述第二蓝色子像素处于发光状态;所述第一蓝色子像素输入的所述数据信号电压处于低电平,所述第一蓝色子像素的所述第二薄膜晶体管关闭,所述第一蓝色子像素处于停息状态;其中,M为正整数。

[0017] 在本申请的OLED显示面板中,所述红色子像素与所述绿色子像素的所述扫描信号的电压为正电压;所述第一蓝色子像素和所述第二蓝色子像素的所述扫描信号的电压一者为正电压,一者为负电压;所述第一蓝色子像素和所述第二蓝色子像素的所述扫描信号的电压交替地与所述红色子像素以及所述绿色子像素的所述扫描信号的电压波形一致。

[0018] 在本申请的OLED显示面板中,所述第一蓝色子像素和所述第二蓝色子像素共用一路所述数据线,且两者分别独立连接一路所述扫描线;所述红色子像素与所述绿色子像素共用一路所述扫描线。

[0019] 在本申请的OLED显示面板中,第M帧时,所述第二蓝色子像素输入的所述扫描信号的电压为负电压,所述第二蓝色子像素的所述第一薄膜晶体管关闭,所述第二蓝色子像素处于停息状态;所述第一蓝色子像素输入的所述扫描信号的电压为正电压,所述第一蓝色子像素的所述第一薄膜晶体管打开,所述第一蓝色子像素处于发光状态;

[0020] 第M+1帧时,所述第二蓝色子像素输入的所述扫描信号的电压为正电压,所述第二蓝色子像素的所述第一薄膜晶体管打开,所述第二蓝色子像素处于发光状态;所述第一蓝色子像素输入的所述扫描信号的电压为负电压,所述第一蓝色子像素的所述第一薄膜晶体管关闭,所述第一蓝色子像素处于停息状态;其中,M为正整数。

[0021] 在本申请的OLED显示面板中,所述红色子像素与所述绿色子像素的所述扫描信号的电压波形一致,所述红色子像素与所述绿色子像素共用一路所述扫描线;所述第一蓝色子像素和所述第二蓝色子像素的所述扫描信号的电压波形一致,所述第一蓝色子像素和所述第二蓝色子像素共用一路所述扫描线。

[0022] 在本申请的OLED显示面板中,所述红色子像素、所述绿色子像素、所述第一蓝色子像素的所述第一薄膜晶体管和所述第二薄膜晶体管均为n型;所述第二蓝色子像素的所述第一薄膜晶体管为p型,所述第二薄膜晶体管为n型。

[0023] 在本申请的OLED显示面板中,第M帧时,所述第一蓝色子像素与所述第二蓝色子像素输入的所述扫描信号的电压为正电压时,所述第一蓝色子像素的所述第一薄膜晶体管和所述第二薄膜晶体管均打开,所述第一蓝色子像素处于发光状态;所述第二蓝色子像素的所述第一薄膜晶体管关闭,所述第二蓝色子像素处于停息状态;

[0024] 第M+1帧时,所述第一蓝色子像素与所述第二蓝色子像素输入的所述扫描信号的电压为负电压时,所述第一蓝色子像素的所述第一薄膜晶体管关闭,所述第一蓝色子像素处于停息状态;所述第二蓝色子像素的所述第一薄膜晶体管打开,所述第二蓝色子像素处于发光状态;其中,M为正整数。

[0025] 本申请的有益效果为:相较于现有的OLED显示面板,本申请提供的OLED显示面板,

通过在一个像素单元中设置两个蓝色子像素,并通过控制两个蓝色子像素的数据信号电压或扫描信号电压,使得两个蓝色子像素进行交替工作,即其中一个蓝色子像素处于发光状态时,另一个蓝色子像素处于停息状态。从而可以改善显示面板的蓝色子像素使用寿命较短的问题,进而改善显示面板色偏问题。同时,工艺制程简单,能够避免造成屏幕分辨率的降低,从而增强OLED显示面板的可靠性。

### 附图说明

[0026] 为了更清楚地说明实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作简单介绍,显而易见地,下面描述中的附图仅仅是申请的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动的前提下,还可以根据这些附图获得其他的附图。

[0027] 图1为本申请实施例一提供的OLED显示面板的像素结构电路图;

[0028] 图2A~2B为本申请实施例一提供的OLED显示面板的像素电路波形图;

[0029] 图3为本申请实施例二提供的OLED显示面板的像素结构电路图;

[0030] 图4A~4B为本申请实施例二提供的OLED显示面板的像素电路波形图;

[0031] 图5为本申请实施例三提供的OLED显示面板的像素结构电路图;

[0032] 图6A~6B为本申请实施例三提供的OLED显示面板的像素电路波形图。

### 具体实施方式

[0033] 以下各实施例的说明是参考附加的图示,用以例示本申请可用以实施的特定实施例。本申请所提到的方向用语,例如[上]、[下]、[前]、[后]、[左]、[右]、[内]、[外]、[侧面]等,仅是参考附加图式的方向。因此,使用的方向用语是用以说明及理解本申请,而非用以限制本申请。在图中,结构相似的单元是用以相同标号表示。

[0034] 本申请针对现有的OLED显示面板,存在蓝色子像素使用寿命短,从而造成面板显示差异的技术问题,本实施例能够解决该缺陷。

[0035] 参照图1、图3、图5所示,本申请提供的OLED显示面板包括但不限于制作于衬底基板上的数据线、扫描线以及阵列分布的像素单元;一所述像素单元包括四个子像素,所述子像素包括红色子像素R、绿色子像素G、第一蓝色子像素B1、第二蓝色子像素B2;所述OLED显示面板还包括第一电源和第二电源,所述第一电源用于提供第一电源高电平VDD,所述第二电源用于提供第二电源低电平VSS。

[0036] 以其中的所述第一蓝色子像素B1为例进行说明,其包括阳极、发光层和阴极,以及一个负责控制数据信号写入的第一薄膜晶体管T41、一个负责控制像素电流大小以达到控制所述第一蓝色子像素B1发光亮度的第二薄膜晶体管T42以及一个存储电容Cst4。所述第一薄膜晶体管T41的栅极连接所述扫描线Scan-B1,所述第一薄膜晶体管T41的源极连接所述数据线Date-B1,所述第一薄膜晶体管T41的漏极并联连接所述第二薄膜晶体管T42的栅极以及所述存储电容Cst4的第一极板;所述第二薄膜晶体管T42的源极接入所述第一电源高电平VDD,所述第二薄膜晶体管T42的漏极连接所述阳极,并通过所述发光层及所述阴极接入所述第二电源低电平VSS;所述存储电容Cst4的第二极板连接所述阳极,并通过所述发光层及所述阴极接入所述第二电源低电平VSS。所述红色子像素R、所述绿色子像素G、所述

第二蓝色子像素B2与所述第一蓝色子像素B1的像素电路设计相似,此处不再赘述。

[0037] 其中,所述扫描线所传输的扫描信号和所述数据线所传输的数据信号用于共同使得所述第一蓝色子像素B1和所述第二蓝色子像素B2交替显示。

[0038] 本申请通过在一个像素单元中设置两个独立的蓝色子像素,并通过控制两个蓝色子像素的数据信号电压和/或扫描信号电压,使得两个蓝色子像素进行交替协同工作,即其中一个蓝色子像素处于发光状态时,另一个蓝色子像素处于停息状态。从而可以改善显示面板的蓝色子像素使用寿命较短的问题,进而改善显示面板色偏问题。

[0039] 具体如图1所示,为本申请实施例一提供的OLED显示面板的像素结构电路图。本实施例中,所述红色子像素R、所述绿色子像素G、所述第一蓝色子像素B1以及所述第二蓝色子像素B2输入的所述扫描信号的电压的波形均一致,即所述红色子像素R的所述第一薄膜晶体管T21的栅极、所述绿色子像素G的所述第一薄膜晶体管T31的栅极、所述第一蓝色子像素B1的所述第一薄膜晶体管T41的栅极、所述第二蓝色子像素B2的所述第一薄膜晶体管T11的栅极均连接至一条扫描线Scan-B2/R/G/B1上,如此可大幅缩减面板走线的数量,提升开口率。

[0040] 所述红色子像素R、所述绿色子像素G、所述第一蓝色子像素B1、所述第二蓝色子像素B2分别对应连接一条所述数据线。所述红色子像素R的所述第二薄膜晶体管T22、所述绿色子像素G的所述第二薄膜晶体管T32、所述第一蓝色子像素B1的所述第二薄膜晶体管T42、所述第二蓝色子像素B2的所述第二薄膜晶体管T12的源极均接入所述第一电源高电平VDD,漏极均接入所述第二电源低电平VSS。

[0041] 其中,每个所述子像素的所述第一薄膜晶体管和所述第二薄膜晶体管均为N型薄膜晶体管。

[0042] 对于所述第一蓝色子像素B1和所述第二蓝色子像素B2,同一时刻只有一者输入有效的所述数据信号使其正常发光;另一者输入低电平,使该子像素的所述第二薄膜晶体管处于低电平应力的条件下,从而该子像素得以停息。

[0043] 结合图2A,以第N行(N为整数)像素单元为例,在第M帧(M为整数)时,所述扫描线Scan-B2/R/G/B1输入的扫描信号的电压处于高电平,每个所述子像素的所述第一薄膜晶体管均打开;所述第二蓝色子像素B2连接的所述数据线Date-B2输入的所述数据信号的电压持续处于低电平,所述第二蓝色子像素B2的所述第二薄膜晶体管T12关闭,所述第二蓝色子像素B2处于停息状态;所述第一蓝色子像素B1连接的所述数据线Date-B1输入的所述数据信号的电压处于高电平,所述第一蓝色子像素B1的所述第二薄膜晶体管T42打开,所述第一蓝色子像素B1处于发光状态。所述红色子像素R与所述绿色子像素G输入的所述数据信号的电压均处于高电平,即同一时刻下所述红色子像素R、所述绿色子像素G、所述第一蓝色子像素B1处于发光状态。

[0044] 结合图2B,所述第N行像素单元在第M+1帧时,所述第二蓝色子像素B2输入的所述数据信号的电压处于高电平,所述第二蓝色子像素B2的所述第二薄膜晶体管T12打开,所述第二蓝色子像素B2处于发光状态;所述第一蓝色子像素B1输入的所述数据信号的电压处于低电平,所述第一蓝色子像素B1的所述第二薄膜晶体管T42关闭,所述第一蓝色子像素B1处于停息状态。即同一时刻下所述红色子像素R、所述绿色子像素G、所述第二蓝色子像素B2处于发光状态。

[0045] 本实施例的所述子像素输入相同的扫描信号电压,并通过控制两个蓝色子像素输入的数据信号的电压,使得两个蓝色子像素进行交替协同工作,从而可以改善显示面板的蓝色子像素使用寿命较短的问题,进而改善显示面板色偏问题。

[0046] 如图3所示,为本申请实施例二提供的OLED显示面板的像素结构电路图。本实施例与上述实施例一的区别特征在于:

[0047] 所述第一蓝色子像素B1和所述第二蓝色子像素B2共用一路数据线Date-B2/B1,所述红色子像素R对应连接一条数据线Date-R,所述绿色子像素G对应连接一条数据线Date-G。所述第一蓝色子像素B1对应连接一条扫描线Scan-B1,所述第二蓝色子像素B2对应连接一条扫描线Scan-B2,所述红色子像素R与所述绿色子像素G共用一条扫描线Scan-R/G。

[0048] 即所述红色子像素R与所述绿色子像素G输入的所述扫描信号的电压为正电压;所述第一蓝色子像素B1和所述第二蓝色子像素B2输入的所述扫描信号的电压一者为正电压,一者为负电压;所述第一蓝色子像素B1和所述第二蓝色子像素B2两者的所述扫描信号的电压交替地与所述红色子像素R以及所述绿色子像素G的所述扫描信号的电压波形一致。

[0049] 结合图4A所示,第N行像素单元在第M帧时,所述红色子像素R、所述绿色子像素G、所述第一蓝色子像素B1输入的所述扫描信号的电压均为正电压,所述第二蓝色子像素B2输入的所述扫描信号的电压为负电压,所述第二蓝色子像素B2的所述第一薄膜晶体管T11关闭,所述第二蓝色子像素B2处于停息状态;所述第一蓝色子像素B1的所述第一薄膜晶体管T41打开,即所述红色子像素R、所述绿色子像素G、所述第一蓝色子像素B1均处于发光状态。

[0050] 结合图4B所示,第N行像素单元在第M+1帧时,所述红色子像素R、所述绿色子像素G、所述第二蓝色子像素B2输入的所述扫描信号的电压为正电压,所述红色子像素R、所述绿色子像素G、所述第二蓝色子像素B2的所述第一薄膜晶体管均打开,即所述红色子像素R、所述绿色子像素G、所述第二蓝色子像素B2均处于发光状态;所述第一蓝色子像素B1输入的所述扫描信号的电压为负电压,所述第一蓝色子像素B1的所述第一薄膜晶体管T41关闭,所述第一蓝色子像素B1处于停息状态。

[0051] 本实施例由于在同一时刻,两个蓝色子像素中只有一者输入的扫描信号的电压与所述红色子像素R及所述绿色子像素G输入的扫描信号的电压一致,使得两个蓝色子像素中只有一者可以输入有效的数据信号,从而使得两个蓝色子像素进行交替协同工作,以改善显示面板的蓝色子像素使用寿命较短的问题,进而改善显示面板色偏问题。

[0052] 如图5所示,为本申请实施例三提供的OLED显示面板的像素结构电路图。本实施例与上述实施例一的区别特征在于:

[0053] 所述红色子像素R与所述绿色子像素G的所述扫描信号的电压的波形一致,即所述红色子像素R与所述绿色子像素G共用一路扫描线Scan-R/G;所述第一蓝色子像素B1和所述第二蓝色子像素B2的所述扫描信号的电压的波形一致,即所述第一蓝色子像素B1和所述第二蓝色子像素B2共用一路扫描线Scan-B2/B1,换句话说,也就是输入所述第一蓝色子像素B1和所述第二蓝色子像素B2的所述扫描信号一致。

[0054] 其中,所述红色子像素R的第一薄膜晶体管T21和第二薄膜晶体管T22、所述绿色子像素G的第一薄膜晶体管T31和第二薄膜晶体管T32、所述第一蓝色子像素B1的第一薄膜晶体管T41和第二薄膜晶体管T42均为n型;所述第二蓝色子像素B2的第一薄膜晶体管T11为p型,第二薄膜晶体管T12为n型。

[0055] 其中,所述第一蓝色子像素B1和所述第二蓝色子像素B2共用一路数据线Date-B2/B1,所述红色子像素R对应连接一条数据线Date-R,所述绿色子像素G对应连接一条数据线Date-G。

[0056] 结合图6A所示,第N行像素单元在第M帧时,所述第一蓝色子像素B1与所述第二蓝色子像素B2输入的所述扫描信号的电压为正电压时,所述第一蓝色子像素B1的所述第一薄膜晶体管T41和所述第二薄膜晶体管T42均打开,即所述红色子像素R、所述绿色子像素G、所述第一蓝色子像素B1均处于发光状态;所述第二蓝色子像素B2的所述第一薄膜晶体管T11关闭,所述第二蓝色子像素B2处于停息状态。

[0057] 结合图6B所示,第N行像素单元在第M+1帧时,所述第一蓝色子像素B1与所述第二蓝色子像素B2输入的所述扫描信号的电压为负电压时,所述第一蓝色子像素B1的所述第一薄膜晶体管T41关闭,所述第一蓝色子像素B1处于停息状态;所述第二蓝色子像素B2的所述第一薄膜晶体管T11打开,即所述红色子像素R、所述绿色子像素G、所述第二蓝色子像素B2均处于发光状态。

[0058] 本实施例通过对所述第二蓝色子像素B2的薄膜晶体管进行设计,使得两个蓝色子像素输入相同的扫描信号电压时,只有一者可以输入有效的数据信号,从而使得两个蓝色子像素进行交替协同工作,以改善显示面板的蓝色子像素使用寿命较短的问题,进而改善显示面板色偏问题。当然,也可以对所述第一蓝色子像素B1的薄膜晶体管进行设计,只要在同一时刻使得两个蓝色子像素中的一者发光即可。

[0059] 综上所述,本申请提供的OLED显示面板,通过在一个像素单元中设置两个蓝色子像素,并通过控制两个蓝色子像素的数据信号电压或扫描信号电压,使得两个蓝色子像素进行交替工作,即其中一个蓝色子像素处于发光状态时,另一个蓝色子像素处于停息状态。从而可以改善显示面板的蓝色子像素使用寿命较短的问题,进而改善显示面板色偏问题。同时,工艺制程简单,能够避免造成屏幕分辨率的降低,从而增强OLED显示面板的可靠性。

[0060] 综上所述,虽然本申请已以优选实施例揭露如上,但上述优选实施例并非用以限制本申请,本领域的普通技术人员,在不脱离本申请的精神和范围内,均可作各种更动与润饰,因此本申请的保护范围以权利要求界定的范围为准。

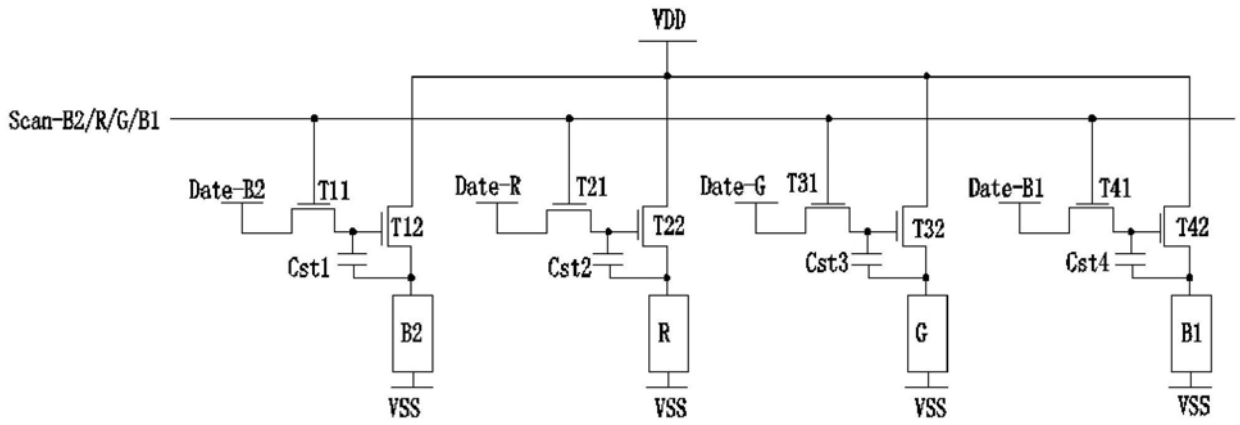


图1

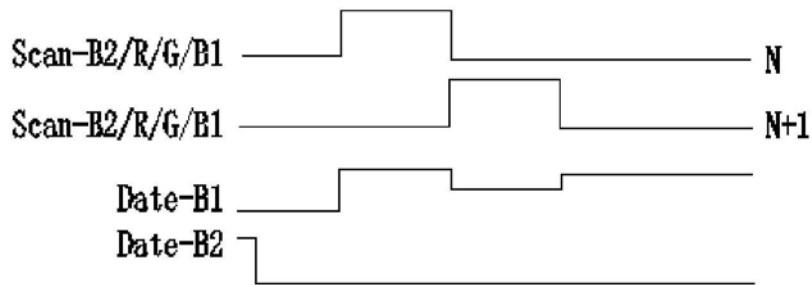


图2A

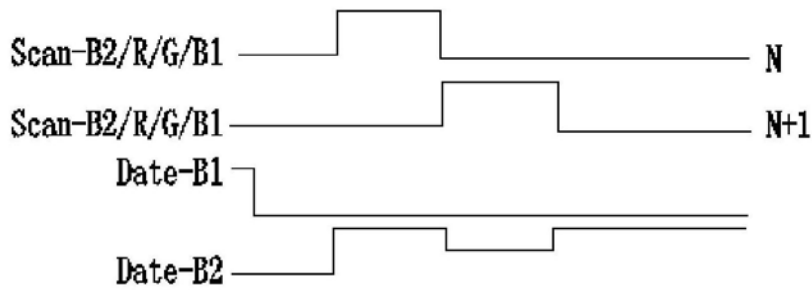


图2B

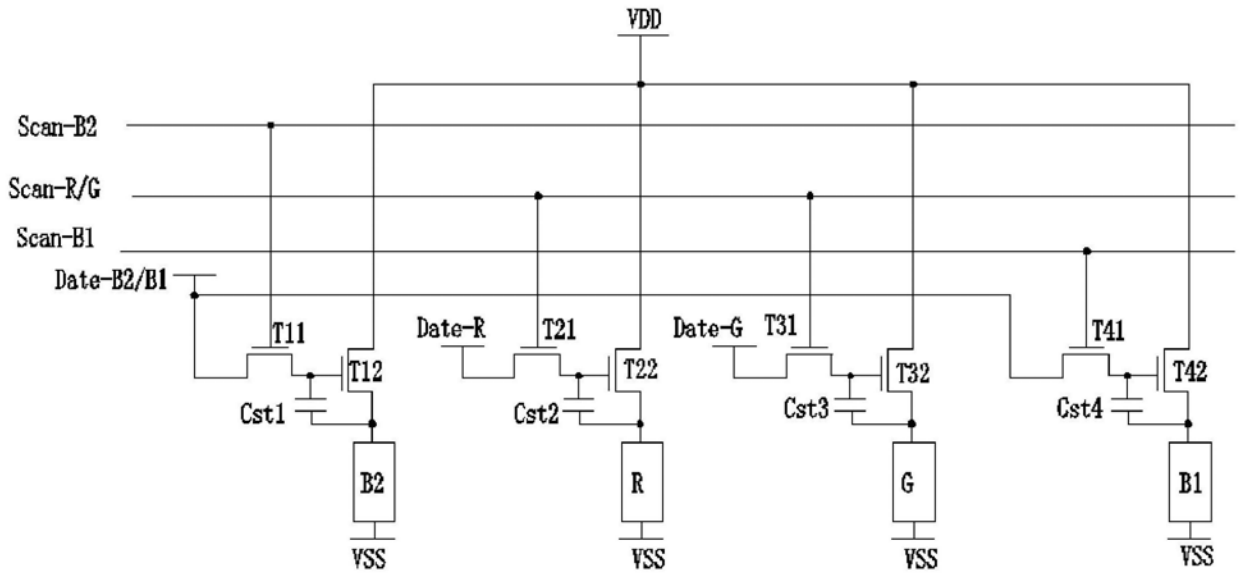


图3

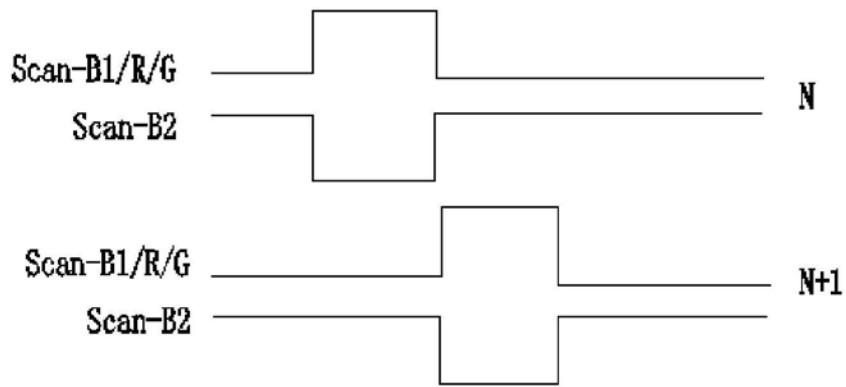


图4A

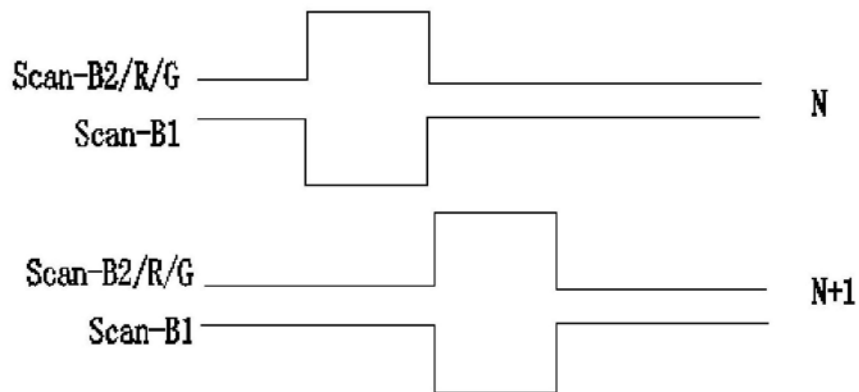


图4B

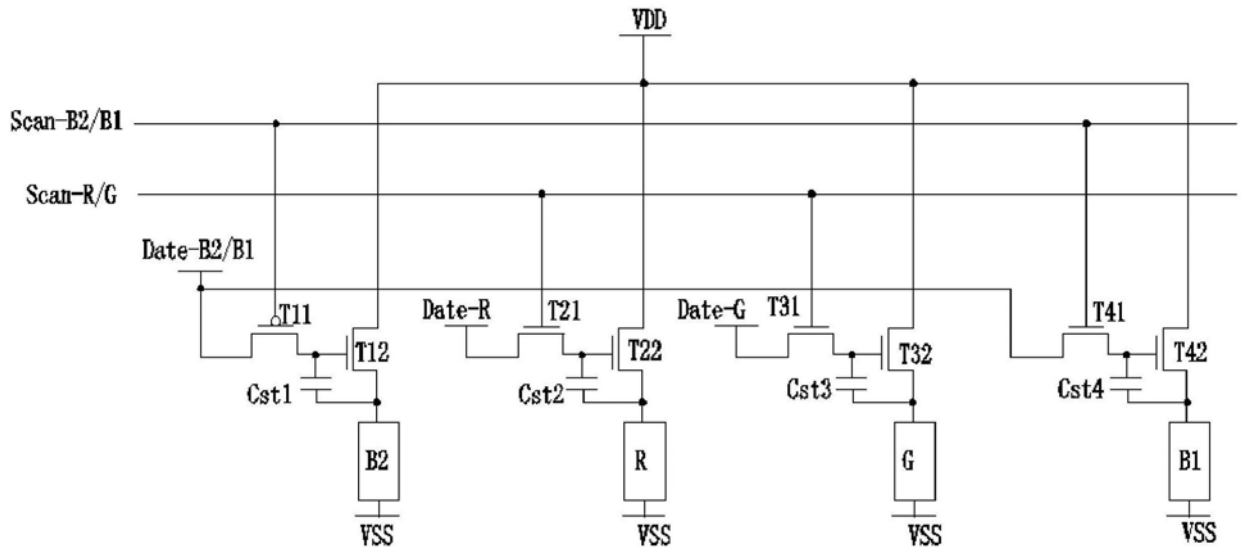


图5

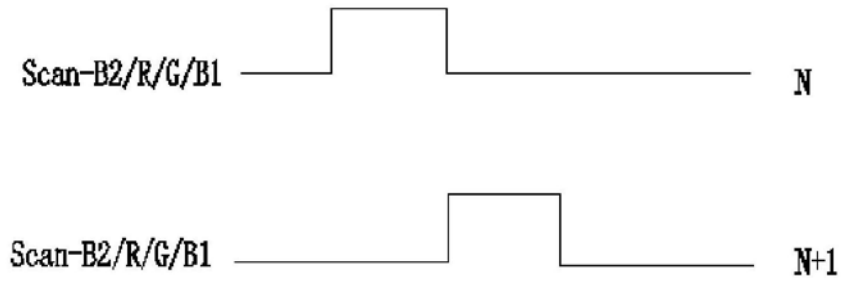


图6A

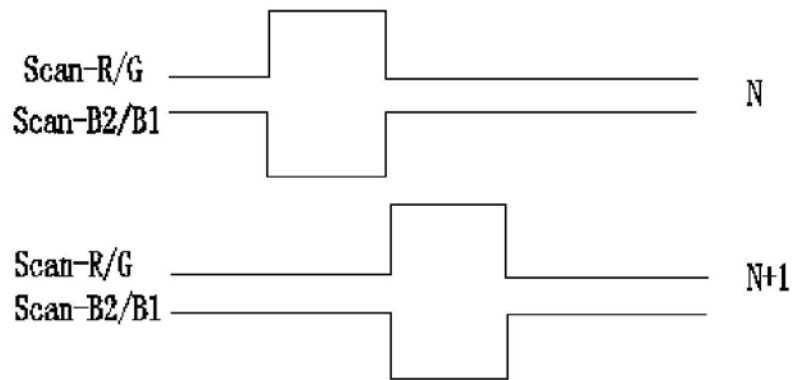


图6B

专利名称(译)	一种OLED显示面板		
公开(公告)号	<a href="#">CN109859695A</a>	公开(公告)日	2019-06-07
申请号	CN201910256563.X	申请日	2019-04-01
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
发明人	郑旭煌		
IPC分类号	G09G3/3266 G09G3/3291		
代理人(译)	黄威		
外部链接	<a href="#">Espacenet</a> <a href="#">SIPO</a>		

摘要(译)

本申请提供一种OLED显示面板，包括数据线、扫描线、第一电源、第二电源以及像素单元，一像素单元包括红色子像素、绿色子像素、第一蓝色子像素、第二蓝色子像素；每个子像素均包括第一薄膜晶体管、第二薄膜晶体管以及存储电容；第一薄膜晶体管的栅极连接扫描线，源极连接数据线，漏极并联连接第二薄膜晶体管的栅极以及存储电容的第一极板；第二薄膜晶体管的源极接入第一电源，漏极接入第二电源；存储电容的第二极板接入第二电源；其中，所述扫描线所传输的扫描信号和所述数据线所传输的数据信号用于共同使得所述第一蓝色子像素和所述第二蓝色子像素交替显示。

