

(19) (KR)
(12) (A)

(51) 。 Int. Cl.⁷ (11) 10-2004-0052194
G09G 3/36 (43) 2004 06 22

(21) 10-2003-0090764
(22) 2003 12 12

(30) JP-P-2002-00363037 2002 12 13 (JP)

(71) 가 가 가 22 22

(72) 633-0061 6-6
630-8424 2339-1- 203
632-0004 2613-1-1033

(74) :
(54)

가 , 가 , 가 , 가 ,
가 , 가 , 1 2 가 1 ,
1 2 (equalizing) (2) (1) (2)
가 가 .

1
1 , ,
.

2 , .

3 , 가 .

4 , 1 .

5 , 4 1 .

6 , 2 .

7 , 6 2 .

8a , .

8b , .

8c , .

9a , .

9b , .

10 , .

11 , 2 , 2 .

ck1 · ck2

12 , 2 ck1 · ck2 .

, , ,

, .

, , 가 , , , ,

, , , ,

, 10 , ARY , GD ,

SD .

ARY , 2 GL · GL(GL(1) GL(j) SL(1) SL(i)) ,

2 SL · SL(, 가 , SL GL) ,

, PIX가 . PIX... , .

SD , , SCK가 ,

VIDEO SD , SSP 가 , SCK ,

VIDEO , , SL(1) SL(i) .

가 GD , GSP GCK가 GL(1) GL(j) GD , GSP
 , PIX GCK , 가 SL (PIX PIX , PIX
 , , SD GD
) (2002-32048 (2002 1 31
)(NO.US2002/0075249A1)).

가 가 ,
 , 가 , 가
 , 가 가
 , 가 가
 , 2 가
 , 1
 가 , 2 가, 2
 , 2 , 2
 , 2
 2 , 2 가 가
 , 2 (引回) , 11
 (103) 1 SD1 (103) 11
 (端) 2 SD2 ck1 (103) 11
 100) , 1 SD1 (100) (101) ck2 (101) , ck1 (103) (103)
 가 , (100) (101) 가 가
 가 (100 · 101) , 12 , 1 ck1 , 2 1
 2 ck1 · ck2 , 가 (100) 1 ck1 , 2 (100)
 ck2 1 ck1 , (101) 2 ck2 , 가 (100)
 SD1 ,
 , (100) (101) , 1 2 ck1 · ck2
 , 1 2 ck1 · ck2
 , 가 25ns , (源) () , 20Mhz

가, 1 2 1 1 (1)
 가 2 (2) , 1 2 (1)
 가 , 가
 2 1
 가 , 가
 가 (2) ,
 (1) , 가 , 가
 , 1 9b
 GD1 , ARY 1 2 2 ARY , SD1 · SD2
 ARY , GL · GL , GL(1) GL(j) SL · SL SL(1) SL(i) PIX
 가 2 PIX... ,
 1 2 SD1 · SD2 , SD1 , VIDEO , 2
 SSP1 2 1 2 SCK1 · SCK2가 VIDEO ,
 SSP2 1 SD1 1 SCK1
 1 2 SD1 · SD2 , 4 7
 , 2 SD1 · SD2 , SL(1) SL(i) SL(1) SL(i)
 GD , GCK가 , GD , GSP
 가 , GCK , GL(1) GL(j) SL ()
 PIX PIX PIX

PIX , 3 , CP , CL, 가 CS SW , CP
 SW CP , CL, SL SW CP GL CL CS
 , (全) COM , (全)
 COM CL 가
 , 4 7 , 1 2 SD1 · SD2
 , 2 SD1 · SD2
 , 4 , 2 1 SD1 1
 SD1 , 2 SR1 · SR2 , SR1 · SR2
 VIDEO ASW1(1) ASW1(i)
 ASW1(1) ASW1(i) 가
 SR1 , SSP1 , 1 SCK1 S
 R1 SMP1(1), SMP1(3) ... SMP1(i-1) , ASW1(1), ASW1(3)
 ASW1(i-1) ASW1(1), ASW1(3) ASW1(i-1) ON VIDEO가
 ASW1(1), ASW1(3) ASW1(i-1) ON SL(1), SL(3), SL(i-1)
 , SR2 , SSP1 , 2 SCK2가
 SR2 SMP1(2), SMP1(4) ... SMP1(i) , ASW1(2), A
 SW1(4) ASW1(i) ASW1(2), ASW1(4) ASW1(i) ON VIDEO가
 ASW1(2), ASW1(4) ASW1(i) ON SL(2), SL(4), SL(i)
 1 SD1 5 1 SCK
 1 2 SCK2 , 1/4 SR1 · SR2 , 1 SCK1
 R1 2 SCK2 , SMP1(1), SMP1(2) ... SMP1(i)
 , 6 , 2 2 SD2 SR3
 SD2 , SSP2 1 SCK1
 SR3
 SR3 SMP2(1), SMP2(2) ... SMP2(i/2) , ASW2(1)
), ASW2(2) ASW2(i) ASW2(1), ASW2(2) ASW2(i) 2 ON
 ASW2(1), ASW2(2) ASW2(i)가 ON VIDEO가,
 SL(1), SL(2), SL(i) 2
 2 SD2 7 1 SCK1 S
 SP2가, SR3 , SR3 , 1 SCK1
 SMP2(1), SMP2(2) ... SMP2(i/2)
 , 2 SD2 , 2 가 , VIDEO가
 2 SL · SL , 1 SD1
 ARY 가
 , 1 2 2 SD1 · SD2 , 2 SD1 · SD2
 SD1 · SD2 1 (1) SCK1 , 2 SD2
 , 1 SCK1 2
 , 1 SCK1 , 2 SD1 · SD2 , 1
 SD1 , 2 SD2 , 2

SD2 , SSP2가 , 2 SD2가

1 SCK1 , 1 SCK1 ,
2 SCK2(2) , 1 SCK1 2
SCK2 가 , 1 SD1 , 1 SCK1 · SCK2 가 , 1
SD1 VIDEO , 가

가 ,

3) , , 1 , 2 SCK2 (2) SCK2 ((2) , (1 · 2) , (1))
(2) $\tau = C * R(\tau = CR)$, (2) 가 (1)

5) 가 , 1 (3) , SD1 COM ((8a)). COM (4) (3)
(10) 가 (7)가 (3) , COM (4) .

(3) (2) (1) SD1 1 , 1 2
SCK1 · SCK2 가 , 1 VIDEO ,
SCK1 · SCK2 SD1 , VIDEO ,
가 ,

가 (7)

2 (1) (2) 가 COM
(1). (1a) , (3)
COM (1a) 가 (7) , (2) (3) R , (1
· 2) ,

(3) , (5) , COM
(3)() 가 (7) , 9a 9b , (3) , 2
SD2 (1a) , (1a) , (1 · 2) ARY

가 (7) , (3) COM
8b (3) (4) , CL ,
(3) (10)
, 가 (7) .

ARY (4) SW (9) 가 , 8c
(8) (10) , 가 (7) (9) , (3)

(7)가 COM , COM
가 .

1 2 SCK1 · SCK2 1 SCK1 2 SD1
SCK2 (1 · 2) SCK1 · SCK2 가 (7)가 SD2 SCK1 ·
1 2 SCK1 · SCK2 가 ,

1 SCK1 SD2
SL(1) SL(i) SL(1) SL(i)
SD1 · SD2가 가 SD1 · SD2
2

() , 가 (2
)가 (가 ()(3)

가 (1 · 2) 1 2
1 2 가 2 가,
1 1

가 1 2 , ,6
3bit 2 SD2 SD1 6 SD1 SD2 ,

3 VIDEO 3 3

SD1 3 가 3 SD1 6
가 가 가 가

1 가,
1

C, R 가

가 $\tau = C^* R(\tau = CR)$

2

가

2

1

가

2

1

1

2

가

2

가

가

2

가

2

가

가

가

(57)

1.

$\frac{1}{2}$

2.

3.

2. , .

4.

2, 1, .

5.

2, 1, 2 가,

6.

2, 1, 2 가, 2

7.

8.

9.

10.

8

11.

8 , , .

12.
2 , , , , 2 .

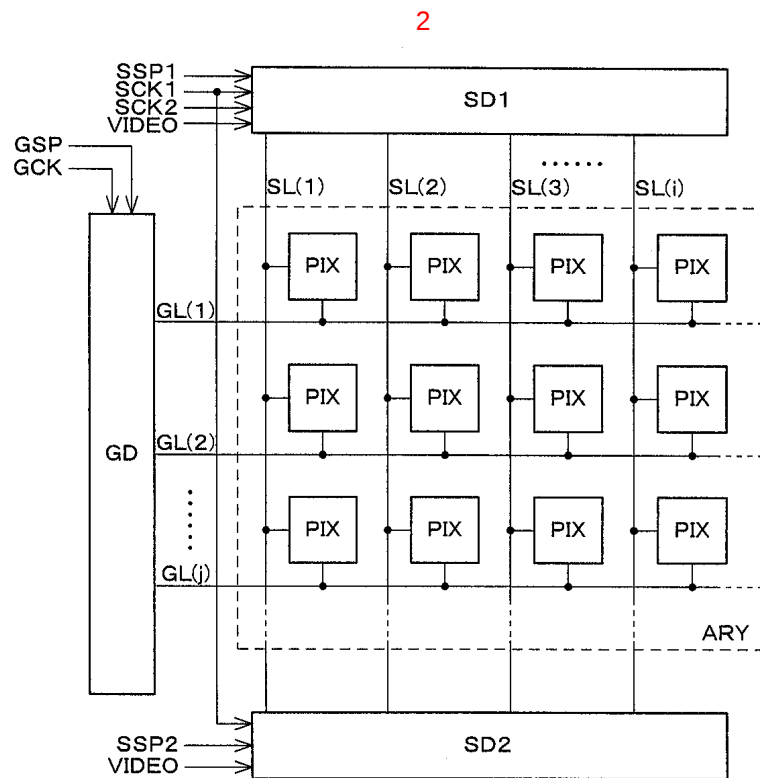
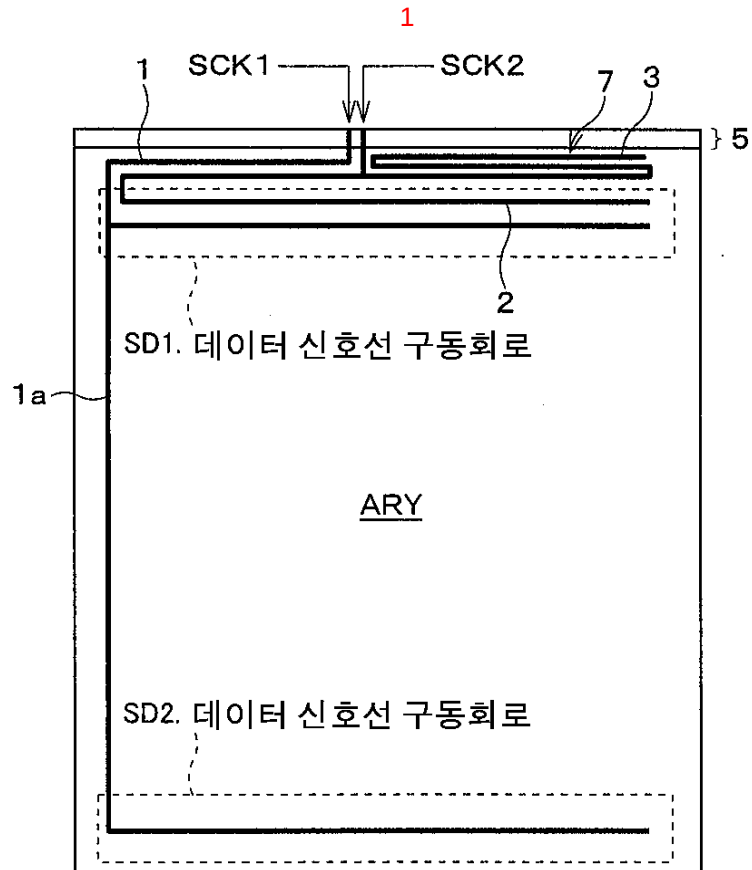
13.
12 , , .

14.
2 , 가 , , 2 , , .

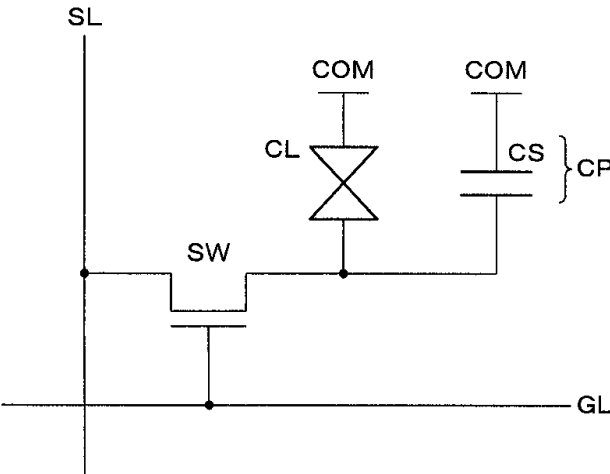
15.
14 , , .

16.
2 , , .

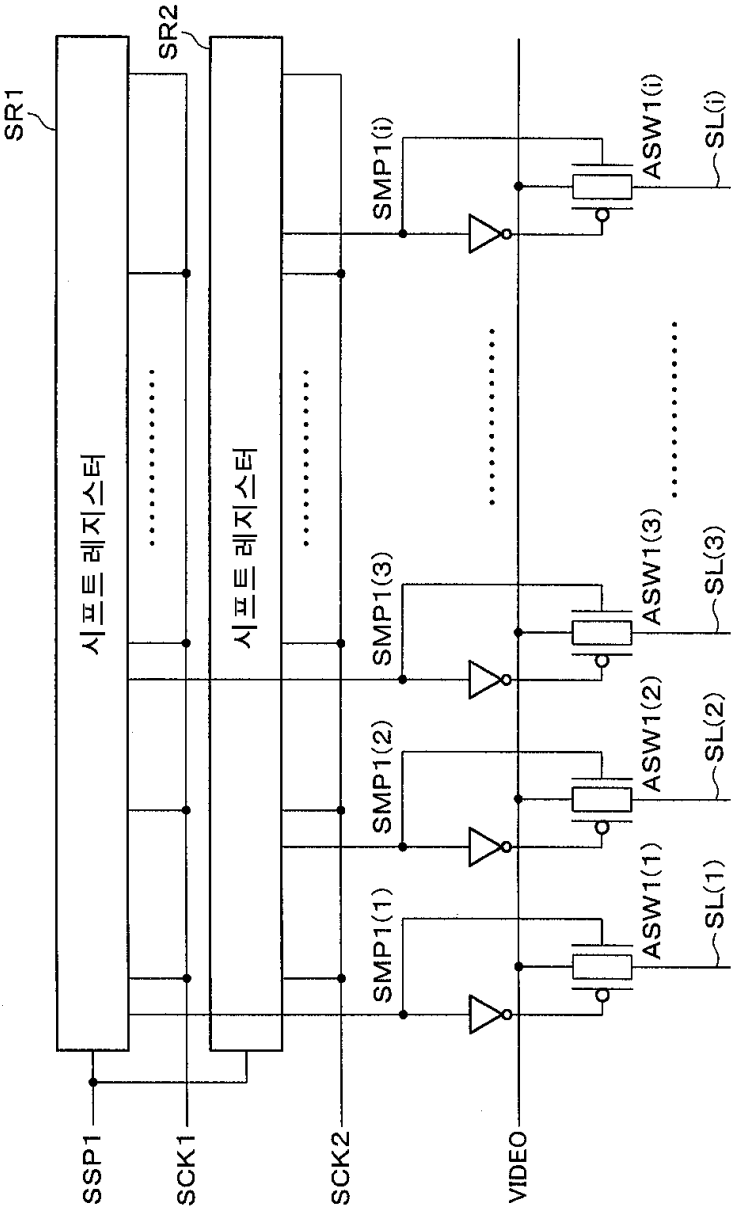
17.
2 , , .



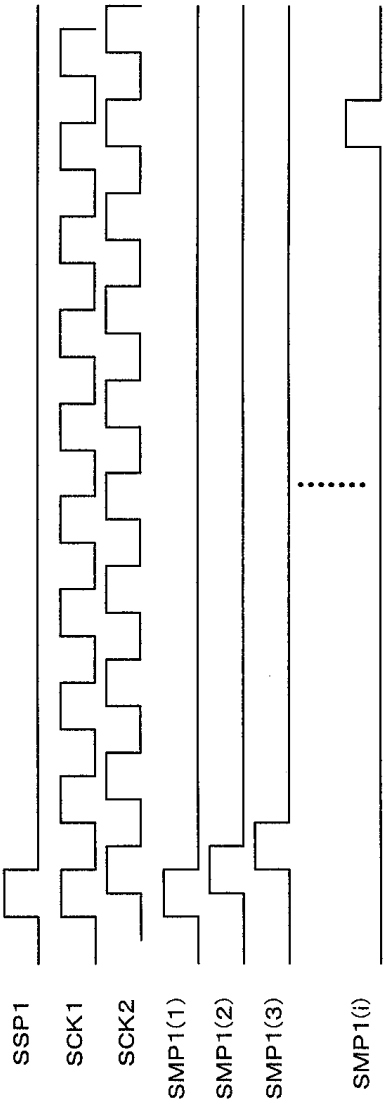
3



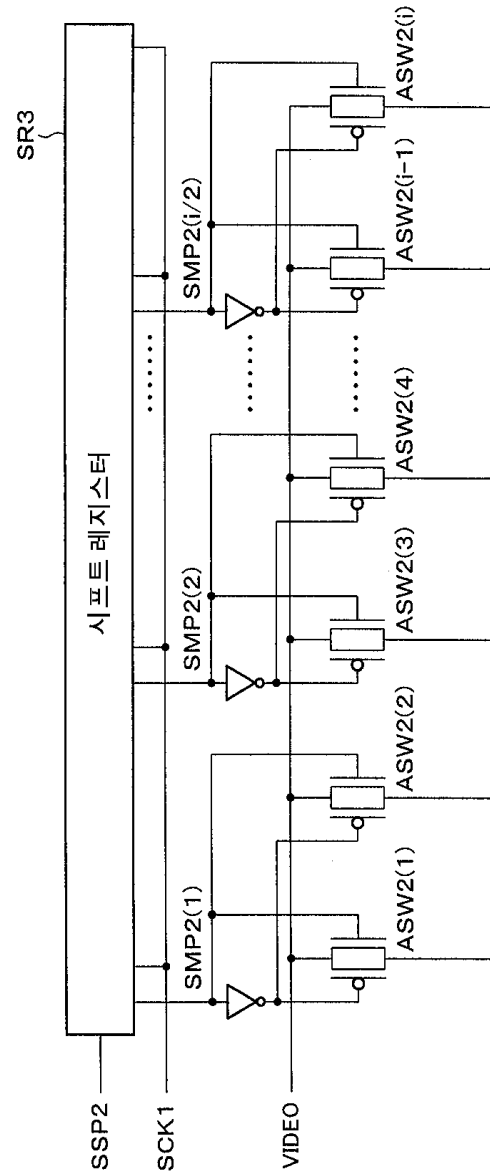
4



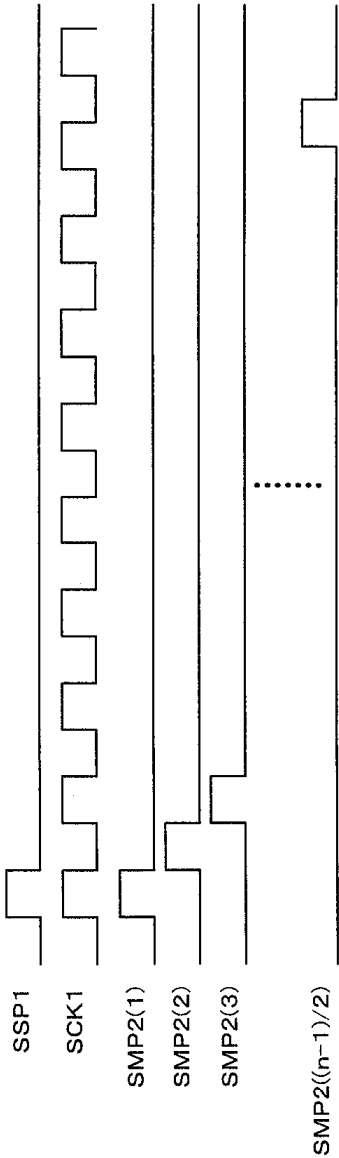
5



6



7

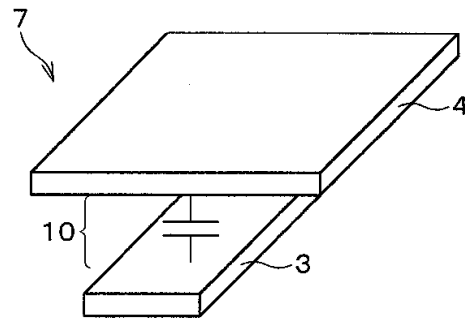


8

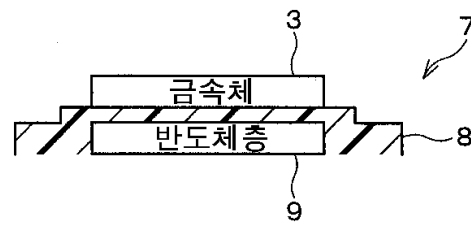
(a)



(b)

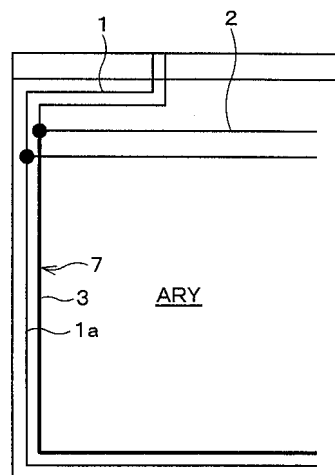


(c)

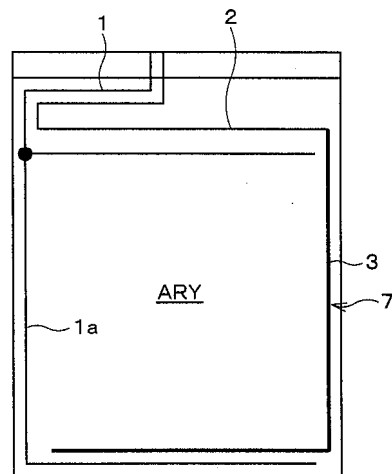


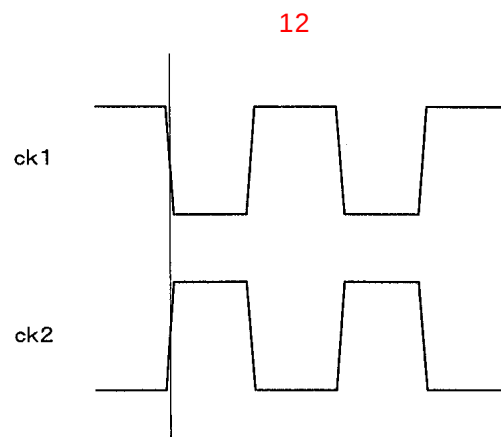
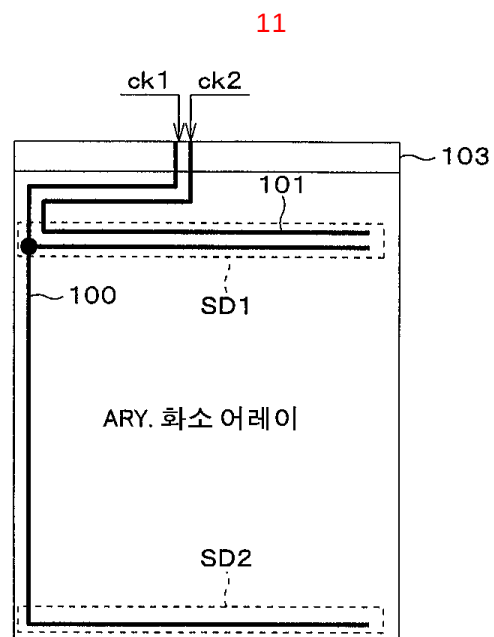
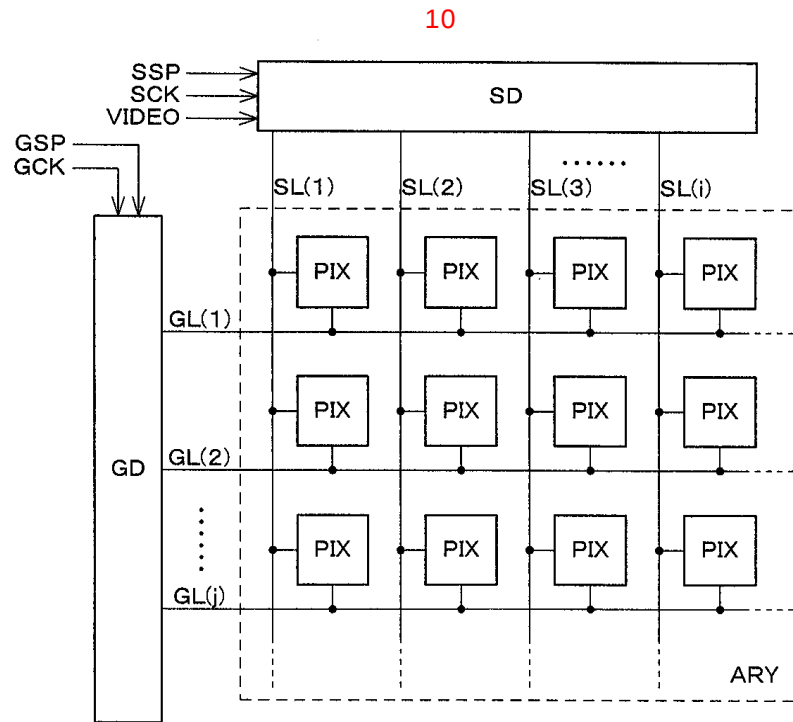
9

(a)



(b)





专利名称(译)	显示设备		
公开(公告)号	KR1020040052194A	公开(公告)日	2004-06-22
申请号	KR1020030090764	申请日	2003-12-12
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普株式会社		
当前申请(专利权)人(译)	夏普株式会社		
[标]发明人	WASHIO HAJIME 와시오하지메 MAEDA KAZUHIRO 마에다카즈히로 ONDA MAMORU 온다마모루		
发明人	와시오하지메 마에다카즈히로 온다마모루		
IPC分类号	G02F1/1345 G02F1/133 G09G3/20 G09G3/36		
CPC分类号	G09G2300/043 G09G2330/021 G09G3/3677 G09G2320/0223 G09G3/3607 G09G3/3688 G09G2310/0248		
代理人(译)	LEE, 金泰熙		
优先权	2002363037 2002-12-13 JP		
其他公开文献	KR100522093B1		
外部链接	Espacenet		

摘要(译)

其中具有该关系的多个信号被输入到驱动电路。在信号本身中不执行处理，导致消耗功率增加和相位关系的不匹配，其中信号之间的空间的导线部分之间的差异，其中至少一个信号被共同输入到其中的另一个电路中。与磷时间测量配置有关系被控制的配置。第一和第二时钟信号输入到第一数据信号线驱动电路。其中，第一时钟信号被共同输入到第二数据信号线驱动电路。布线(2)通过布线(1)和布线(2)之间的磷的布线部分必须通过均衡(均衡)制成，可以通过虚拟线和液晶设置增加的电容部分提供虚设线的层和相对电极。

