

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl.7
G02F 1/13

(11)
(43)

10-2004-0106911
2004 12 20

(21) 10-2003-0036172
(22) 2003 06 05

(71) 416

(72) 2 101 101

7 331-54 가 302

(74)

:

(54)

1

1

2 1

3

4 3

5

6 5 B

< >

100 : 200 :

300 : TCP 400 :

GDP : DDP :

PP : DP :

IP : GL :

DL :

1 1 2

(Thin Film Transistor; , TFT) TFT

(Tape Carrier Package; , TCP)

가

TFT

TFT

1 2 1

1 2 (GDP) (100) (DDP) (DP), (DP)

(DP) 1 (D1) (DL) (GL) (DL) (GL) 1 (D1) 2 (D2)

FT(110) (GL) (C1c) TFT(110) T

100) (GDP) TFT(110) (PP) (GL) (GDP) TFT(110) (GL) ()

(DL) (DDP) (100) (DL) TFT(110) (DDP) (C1c)

(IP) (100) (GDP) (200) (100) (GDP) (200) (PP)

CL1) (PP) 1 2 (CL1, CL2), 1 2 (CP1, CP2) 1 (CL1) ()

(IP) 2 (CP2) 2 (CL2) (CL2) (IP) (GLn)

(PP) (100)

1 2 (CL1, CL2) (100) ()

(GL1, GLn) (GDP) (GL1, GLn)

1 2 (CL1, CL2) (CL1, CL2) (GL

1, GLn) (CL1, CL2) (GL1, GLn)

가

1 2 (CP1, CP2) 1 2 (CL1, CL2) 가 ,

(IP)

(IP) (GDP) (PP) (IP) (GDP)

가 가 (GDP) (IP)

(GDP) 가 (IP) (GDP) (IP)

가

2 (PP) (PP) (GDP) (PP) (GL1, GIn)
 (PP) (100) 가 가

3 , 4 3

3 (200) (PP), (IP) (SP)

(SP) 1 (CL1) (GL1) (GL1)
 ()가 (PP)

(SP) NMOS (NT) PMOS (PT) NMOS (N
 가 (VSS) (VDD) 가 (CL1) P
 (PT) (VDD) 가 1 (CL1)

(VSS) NMOS PMOS (NT, PT)가 - 1 (CL1)
 (VSS) (VDD) ()

CL1) (VDD) 가 (GL1) (VSS)
 (GL1)

5 , 6 5 B

5 (GDP) (100) (PP), (PP)
 (DDP)

(GDP) (GDP) (PP) (100) (GL)
 (GL)

(DDP) 2 TCP(300) TCP(300) 1 (100)
 (400)

6 (DDP), TCP(300) (310), (310)
 (320) TCP(300) (DDP) (320) (330)
 (DL) (330) TCP(300) 2 (400)
 (100)

5 6 (100) (GDP)
 (200) (IP)

1 5 (CL1, CL2, CL3, CL4, CL5), 1 5 (CL1 ~ CL5)
 (IP) 1 5 (CP1, CP2, CP3, CP4, CP5)

5 , 1 (CL1) 1 (CP1) (GL1) 1
 2 (CL2) 2 (CP2) (GL1) 2

, 3 (CL3) 3 (CP3) (GL2) 1
 4 (CL4) 4 (CP4) (GL2) 2 5
 (CL5) 5 (CP5) (GLn) .

, 1 3 (CL1, CL3) (GL1, GL2) 1
 1 3 (CP1, CP3) (100) 5 (CL5)
 (GLn) 5 (CP5) (100)

, 2 4 (CL2, CL4) (GL1, GL2) 2
 TCP(300) (400) (400) 2 4 (CP2, CP4)

(IP)
 (GDP)

, (IP) (GL1) 1 2 (IP)
 (GL2) 1 2 (GL1) (GL) 2)
 (200) (GDP) (10)
 0)

TFT

가

(57)

1.

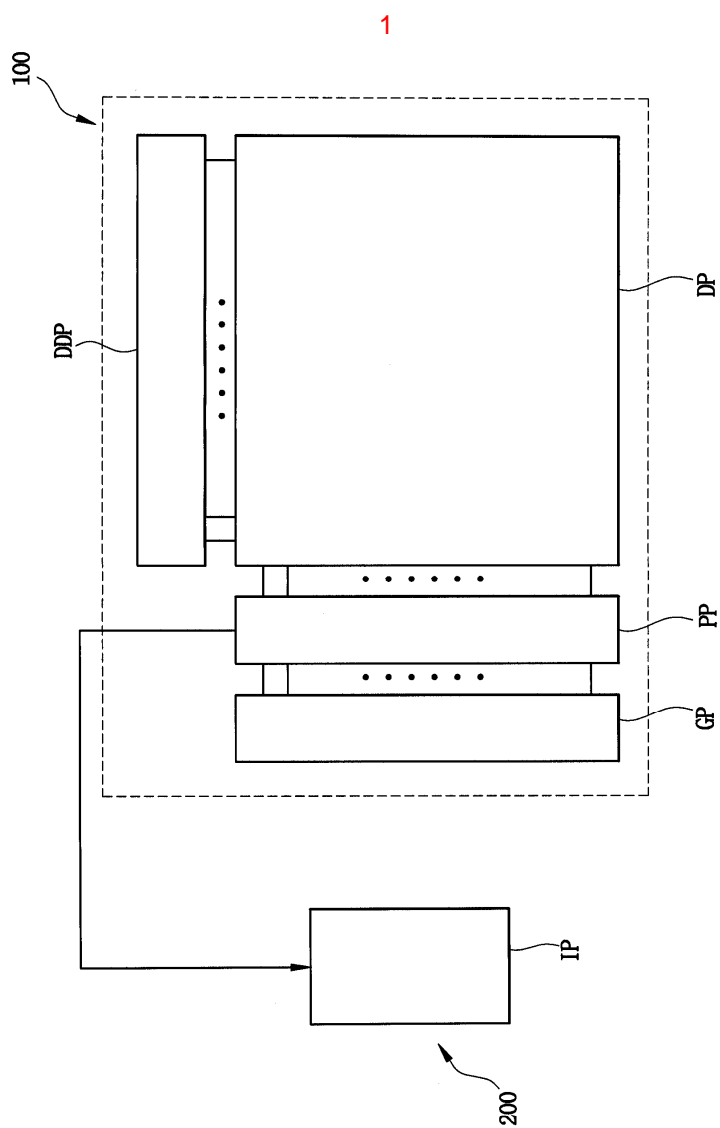
2.

1

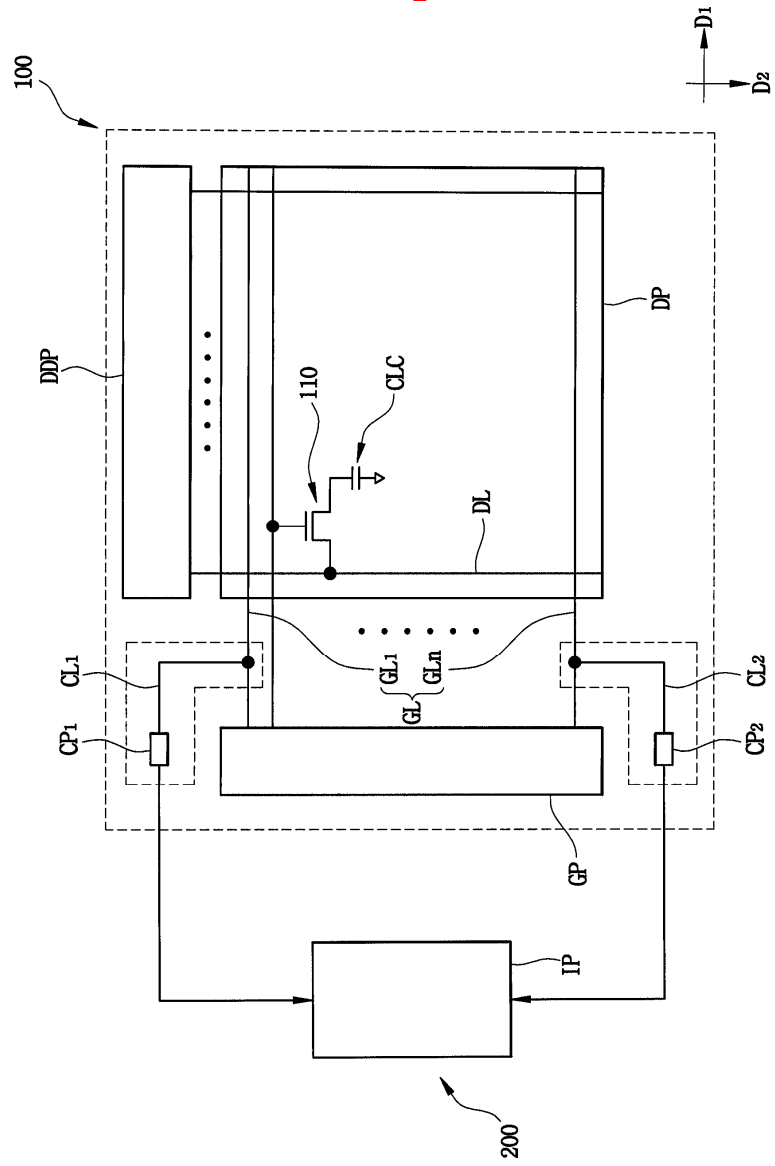
1 3.

1 4.

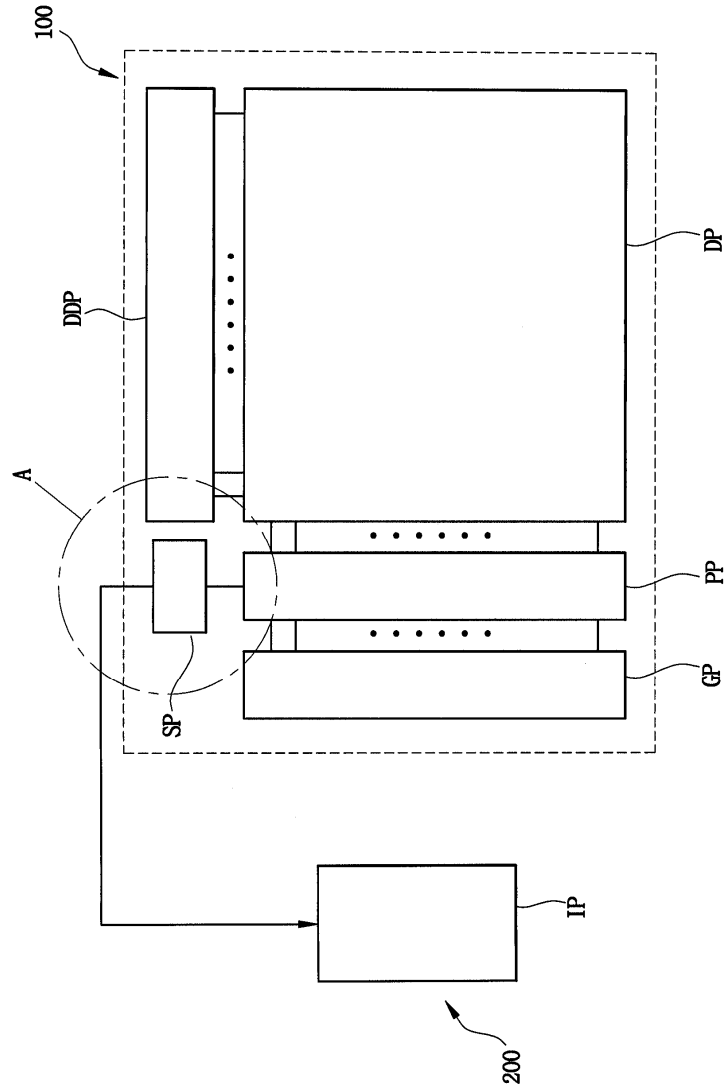
가



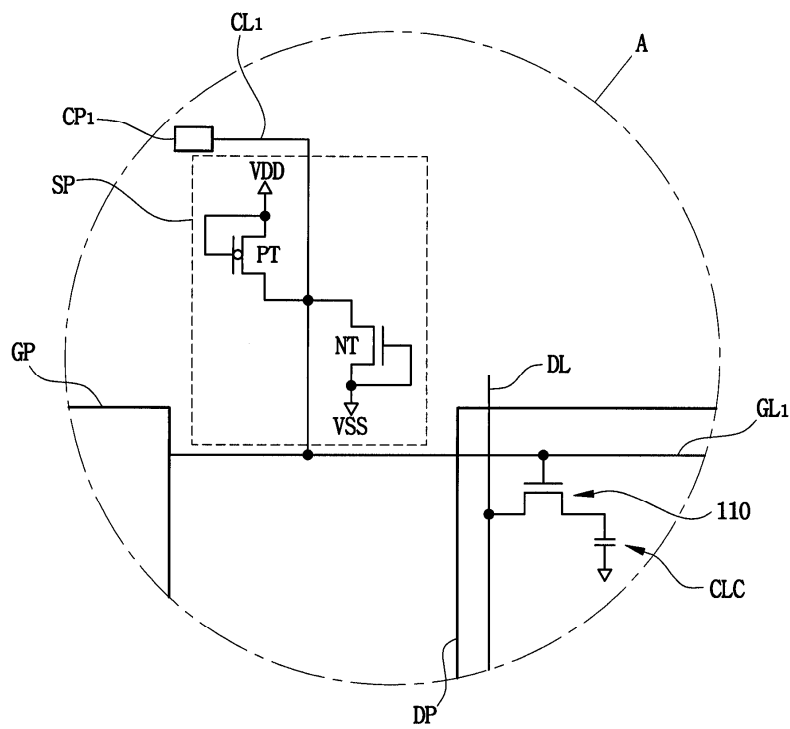
2



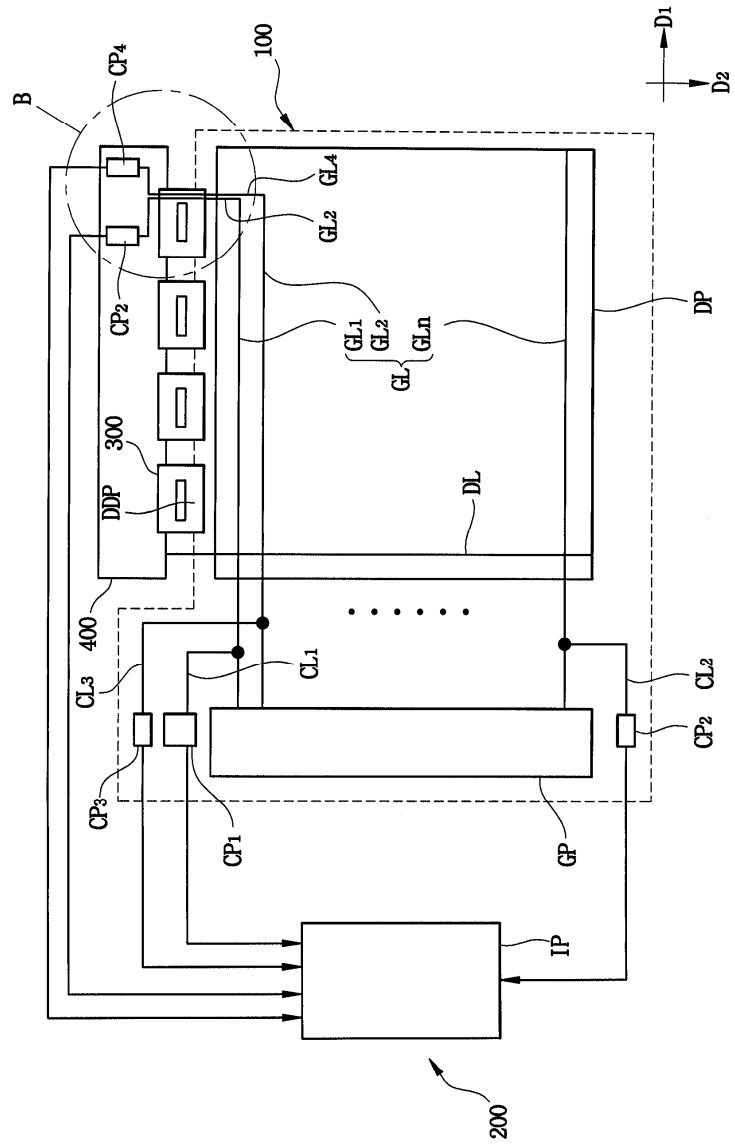
3

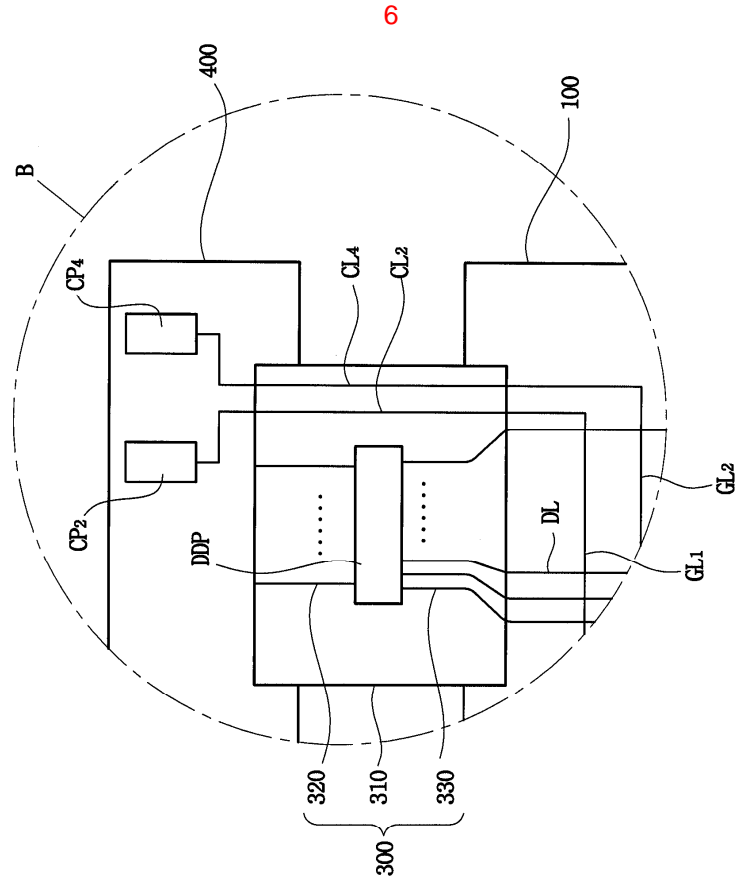


4



5





专利名称(译)	液晶显示面板检查装置		
公开(公告)号	KR1020040106911A	公开(公告)日	2004-12-20
申请号	KR1020030036172	申请日	2003-06-05
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子有限公司		
当前申请(专利权)人(译)	三星电子有限公司		
[标]发明人	LEE SANGCHUL 이상철 LEE SEONGYOUNG 이성영		
发明人	이상철 이성영		
IPC分类号	G02F1/13		
代理人(译)	PARK , YOUNG WOO		
其他公开文献	KR100942507B1		
外部链接	Espacenet		

摘要(译)

集成在用于包括检查装置的LCD面板中的栅极驱动单元是栅极线，并且像素连接到数据线，栅极线和数据线并指示图像并将栅极驱动信号输出到栅极线被检查。检查装置包括栅极线，焊盘部分电连接并接收栅极驱动信号，测试站输出与焊盘部分电连接的状态信号，并接收栅极驱动信号，并显示工作状态。栅极驱动单元响应栅极驱动信号。因此，检查设备可以检查栅极驱动单元的操作状态。

