

(19)  
(12)

(KR)  
(A)

(51) 。 Int. Cl. <sup>7</sup>  
G02F 1/1339

(11)  
(43)

2002 - 0088448  
2002 11 29

(21) 10 - 2001 - 0026904  
(22) 2001 05 17

(71) 136 - 1

(72) 666 - 18  
9 539 - 1

102 109

(74)  
:

(54)

, , , ; ,  
, , , ; ,  
, 100 ~180 가 . ;

2b

LCD, , , (SEAL), (CELL GAP)

1

2a

2b

3a

3b

4

\*

\*

1a:

1b:

3:

5:

7:

9a,9b,9c: R,G,B

11:

(transfer) 13: (seal)

15:

(spacer) 17: (black matrix)

19:

20: (dotting)

21:

(lining) 29:

가

가

가

가

가

1

(1a)

(7)

(3)



1  
(Lining)

( )

2a , 2b

2a (3) (1a)  
(7)

(R), (G), (B) (9a, 9b, 9c) (17)가 (16)  
(5) (5) (7) (1b) (7)  
(17) (7) (15)가 (19)가  
(1a) (7)

2b (19) (19) (1a) 100 ~180 가  
(19)

3a 3b

3a , , 3b 1

가

4

4 가 (15) (1a)

가 .  
가 .

가 가

(57)

1.

;

, 100 ~180 가

2.

1 ,

3.

1 ,

1

4.

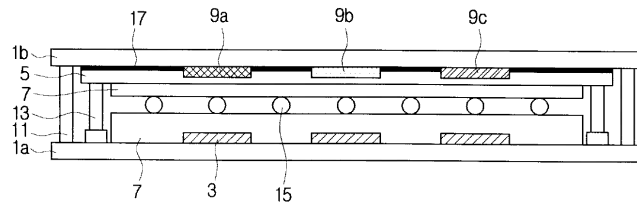
1 ,

(Lining)

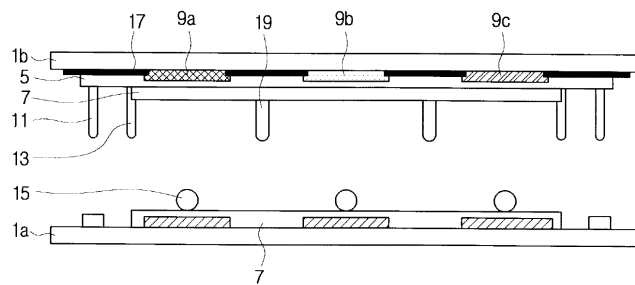
5.

1 ,

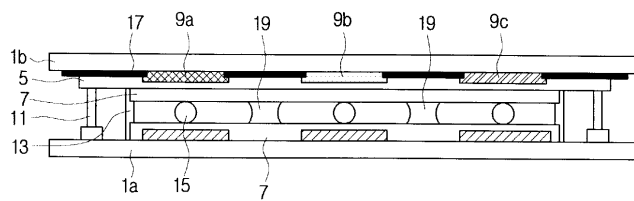
1



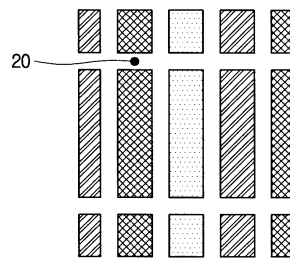
2a



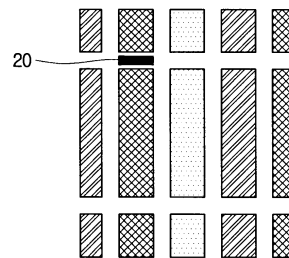
2b



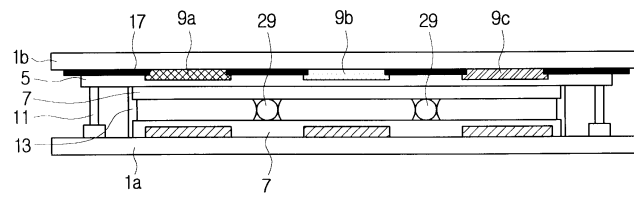
3a



3b



4



专利名称(译)	液晶显示装置的制造方法		
公开(公告)号	<a href="#">KR1020020088448A</a>	公开(公告)日	2002-11-29
申请号	KR1020010026904	申请日	2001-05-17
[标]申请(专利权)人(译)	HYDIS TECH HYDIS技术有限公司		
申请(专利权)人(译)	하이디스테크놀로지주식회사		
当前申请(专利权)人(译)	하이디스테크놀로지주식회사		
[标]发明人	CHOI SOOYOUNG 최수영 SEO DONGHAE 서동해 PARK HEEDO 박희도		
发明人	최수영 서동해 박희도		
IPC分类号	G02F1/1339		
CPC分类号	G02F1/133512 G02F1/1339 G02F1/13392		
外部链接	<a href="#">Espacenet</a>		

摘要(译)

本发明公开了一种有规律地保持液晶显示器的单元间隙的液晶显示器制造方法。本发明涉及薄膜晶体管，密封后温度为100°C~180°C，提供下栅极总线，数据总线和像素电极形成的下玻璃基板的步骤：步骤提供顶部玻璃基板，其中建立了滤色器层，黑色矩阵，公共电极，转移和螺纹：在黑色矩阵上点缀热固性树脂进行衬里的步骤和喷洒隔离物的步骤在下玻璃基板上：上部和下部玻璃基板。它包括阶梯加热。LCD，间隔物，热固性树脂，房间（SEAL），单元间隙。

