

3

4 3 B-B

1,11 : 2 :

3 : 10 :

12 : 20 :

30 : S :

(, TFT - LCD) ,

CRT

TFT - LCD (array substrate)

(color filter substrate)
가

, TFT - LCD 1

가 ,

, 2

가 ,

(Black Matrix)가 ,

ITO

TFT - LCD

가

, 1 2
(20) (11)
(2)

(30)

(Cgc)

(10)

(2)

(Cgc)

(crosstalk)

(flicker)

, , TFT - LCD

가

. 1

2

1,11

3

TFT - LCD

TFT - LCD

가

가

가

TFT - LCD

(slit)

()

3 TFT - LCD , 4 3 B -
B , 1 2

3 4 , TFT - LCD 1 (1)
(2) () , ()가 ,
() (10) , 2 (11) (2)
()가 , ()가 ,
(12) (20)
(30) , ITO
(12) (2) (slit : S)
(S)

TFT - LCD , (2) (12) , TFT - LCD 가

TFT - LCD (30) (10) (2)
(20) (12) , ,
가 , TFT - LCD , 4 (10)
(2) (20) (S) (12)
(2)

(2)
, TFT - LCD 가

CD , , TFT - L

,

(57)

1.

가 , 가 가 ,

,

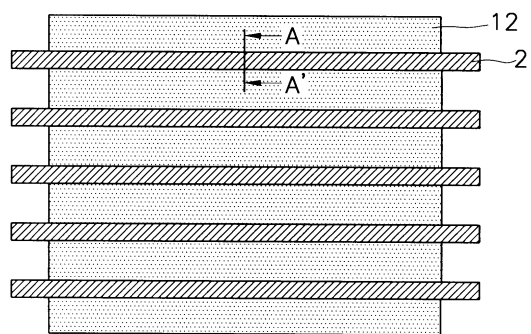
(slit)

2.

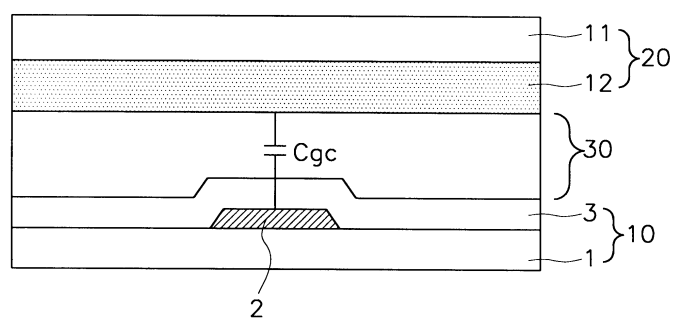
1 ,

,

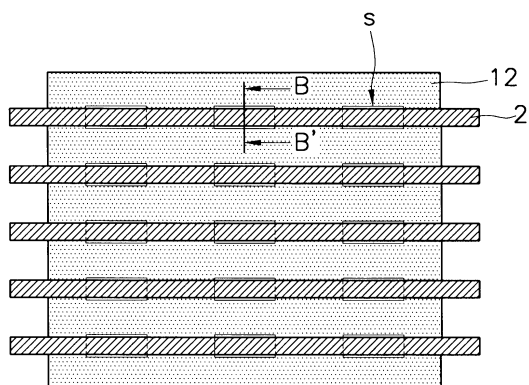
1



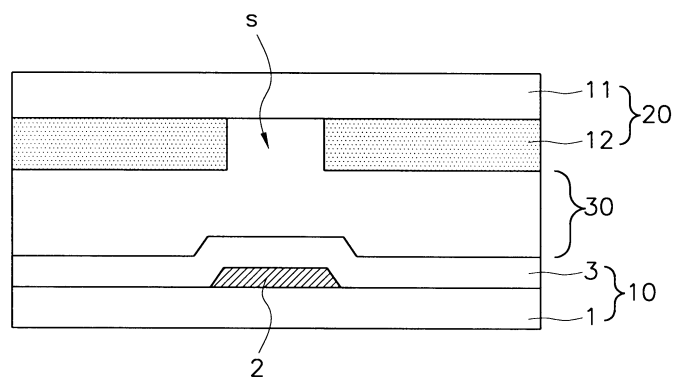
2



3



4



专利名称(译)	薄膜晶体管液晶显示器		
公开(公告)号	KR1020030028974A	公开(公告)日	2003-04-11
申请号	KR1020010061431	申请日	2001-10-05
[标]申请(专利权)人(译)	HYDIS TECH HYDIS技术有限公司		
申请(专利权)人(译)	하이디스테크놀로지주식회사		
当前申请(专利权)人(译)	하이디스테크놀로지주식회사		
[标]发明人	BAE SEOK		
发明人	BAE,SEOK		
IPC分类号	G02F1/1343		
外部链接	Espacenet		

摘要(译)

目的：提供一种薄膜晶体管液晶显示器件，通过栅极线和公共电极之间的寄生电容来抑制栅极线中的信号延迟，从而提高TFT-LCD的质量。组成：多条栅极线（2）和数据线在第一玻璃基板上相互交叉。阵列基板包括交叉部分处的薄膜晶体管和像素区域处的像素电极。黑矩阵布置在对应于栅极线和数据线的第二玻璃基板上。滤色器布置在与像素电极对应的滤色器基板上。在黑矩阵和像素电极上形成板型公共电极（12）。阵列基板和滤色器基板通过插入包括多个液晶颗粒的液晶层而结合。公共电极包括与栅极线对应的点型狭缝（S）。

