

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第5739362号
(P5739362)

(45) 発行日 平成27年6月24日 (2015. 6. 24)

(24) 登録日 平成27年5月1日 (2015. 5. 1)

(51) Int. Cl.

F I

GO 2 F 1/1368 (2006. 01)

GO 2 F 1/1368

GO 2 F 1/1343 (2006. 01)

GO 2 F 1/1343

GO 2 F 1/1337 (2006. 01)

GO 2 F 1/1337 5 0 5

GO 2 F 1/133 (2006. 01)

GO 2 F 1/133 5 5 0

HO 1 L 21/336 (2006. 01)

HO 1 L 29/78 6 1 1

請求項の数 25 (全 32 頁) 最終頁に続く

(21) 出願番号 特願2012-33306 (P2012-33306)
 (22) 出願日 平成24年2月17日 (2012. 2. 17)
 (62) 分割の表示 特願2006-18250 (P2006-18250)
 の分割
 原出願日 平成18年1月26日 (2006. 1. 26)
 (65) 公開番号 特開2012-118565 (P2012-118565A)
 (43) 公開日 平成24年6月21日 (2012. 6. 21)
 審査請求日 平成24年2月17日 (2012. 2. 17)
 (31) 優先権主張番号 10-2005-0007124
 (32) 優先日 平成17年1月26日 (2005. 1. 26)
 (33) 優先権主張国 韓国 (KR)

前置審査

(73) 特許権者 512187343
 三星ディスプレイ株式会社
 Samsung Display Co.
 , Ltd.
 大韓民国京畿道龍仁市器興区三星二路95
 95, Samsung 2 Ro, Giheung-Gu, Yongin-City
 , Gyeonggi-Do, Korea
 (74) 代理人 110000408
 特許業務法人高橋・林アンドパートナーズ
 (72) 発明者 劉 永 勳
 大韓民国京畿道水原市靈通区靈通洞ビョック
 クチョッゴル8團地 住公アパート832
 棟1203号

最終頁に続く

(54) 【発明の名称】 液晶表示装置

(57) 【特許請求の範囲】

【請求項 1】

第1副画素及び第2副画素を含む複数の画素と、
 前記第1及び第2副画素に接続されていて、第1方向に延在してゲート信号を伝達する複数のゲート線と、
 前記第1副画素と重畳する第1維持電極と前記第2副画素と重畳する第2維持電極を含む維持電極線と、
 第2方向に延在して前記ゲート線と交差し、前記第1副画素に接続されていて、第1データ電圧を伝達する複数の第1データ線と、
 第2方向に延在して前記ゲート線と交差し、前記第2副画素に接続されていて、第2データ電圧を伝達する複数の第2データ線と、
 を有し、
 前記第1データ電圧と前記第2データ電圧との大きさは互いに異なり、前記第1データ電圧と前記第2データ電圧は一つの映像情報から得られ、
 前記第1副画素は、第1薄膜トランジスタにより前記ゲート線及び前記第1データ線に接続され、
 前記第2副画素は、第2薄膜トランジスタにより前記ゲート線及び前記第2データ線に接続され、
 前記第1副画素は第1接触孔を通じて前記第1副画素よりも下方に位置する前記第1薄膜トランジスタの第1ドレイン電極に接続されている第1副画素電極を有し、

10

20

前記第 2 副画素は第 2 接触孔を通じて前記第 2 副画素よりも下方に位置する前記第 2 薄膜トランジスタの第 2 ドレイン電極に接続されている第 2 副画素電極を有し、
前記第 1 接触孔及び前記第 2 接触孔は前記維持電極と重畳し、
前記第 1 副画素電極及び前記第 2 副画素電極は複数のドメインを含み、
前記第 1 副画素電極及び前記第 2 副画素電極のうちの少なくとも一つは、前記維持電極線を基準として一方側に前記ゲート線と 45 度をなす第 1 ドメインと、前記維持電極線を基準として他方側に前記ゲート線と 135 度をなす第 2 ドメインとを含み、
前記第 1 ドレイン電極は前記第 1 副画素電極に前記第 1 接触孔と接続される第 1 拡張部と
前記第 1 拡張部と前記第 1 薄膜トランジスタを接続する第 1 延長部とを含み、
前記第 2 ドレイン電極は前記第 2 副画素電極に前記第 2 接触孔と接続される第 2 拡張部と
前記第 2 拡張部と前記第 2 薄膜トランジスタを接続する第 2 延長部とを含み、
前記第 1 ドレイン電極のうち前記第 1 拡張部は前記第 1 ドレイン電極よりも断面上で下方に位置する前記第 1 の維持電極と重畳し、前記第 2 ドレイン電極のうち前記第 2 拡張部は前記第 2 ドレイン電極よりも断面上で下方に位置する前記第 2 の維持電極と重畳することを特徴とする液晶表示装置。

10

【請求項 2】

前記第 1 薄膜トランジスタの入力電極及び出力電極は、前記第 2 薄膜トランジスタの入力電極及び出力電極と互いに対称をなす、請求項 1 に記載の液晶表示装置。

【請求項 3】

前記第 1 及び第 2 副画素電極のうちの少なくとも一つは切開部を有する、請求項 1 または 2 に記載の液晶表示装置。

20

【請求項 4】

前記第 1 及び第 2 副画素電極と対向する共通電極をさらに有する、請求項 1 または 2 に記載の液晶表示装置。

【請求項 5】

前記共通電極は切開部または突起を有する、請求項 4 に記載の液晶表示装置。

【請求項 6】

前記第 1 及び第 2 データ線と少なくとも一部分が重畳し、前記第 1 及び第 2 データ線と電氣的に絶縁されている遮蔽電極をさらに有し、
前記遮蔽電極は透明な導電層を含む、請求項 1 または 2 に記載の液晶表示装置。

30

【請求項 7】

前記第 1 副画素電極の面積と前記第 2 副画素電極の面積とは異なる、請求項 6 に記載の液晶表示装置。

【請求項 8】

前記第 1 データ線と前記第 2 データ線は前記第 1 副画素及び前記第 2 副画素を基準として同一のいずれか一方に位置する、請求項 1 または 2 に記載の液晶表示装置。

【請求項 9】

前記画素の横と縦との比は実質的に 1:3 である、請求項 7 に記載の液晶表示装置。

【請求項 10】

前記第 1 副画素の横方向の長さと前記第 2 副画素の横方向の長さとは異なる、請求項 9 に記載の液晶表示装置。

40

【請求項 11】

前記第 1 データ線と前記第 2 データ線とは前記画素の両端に各々位置する、請求項 1 または 2 に記載の液晶表示装置。

【請求項 12】

前記第 1 及び第 2 データ電圧の極性は同一である、請求項 11 に記載の液晶表示装置。

【請求項 13】

前記第 1 及び第 2 データ電圧の極性は互いに反対である、請求項 11 に記載の液晶表示装置。

【請求項 14】

50

前記映像情報を処理して第 1 映像信号と第 2 映像信号を生成する信号制御部と、
前記第 1 及び第 2 映像信号に各々対応する前記第 1 及び第 2 データ電圧を、前記第 1 及び
第 2 データ線に各々印加するデータ駆動部とをさらに有する、請求項 1 に記載の液晶表示
装置。

【請求項 1 5】

前記第 2 副画素電極の前記第 2 方向の長さが前記第 1 副画素表示電極より長く、前記第 1
副画素電極は前記第 2 副画素電極の第 2 方向の長さ範囲内にある、請求項 1 または 2 に記
載の液晶表示装置。

【請求項 1 6】

前記第 1 及び第 2 副画素電極は互いに対向する傾いた斜辺を有する、請求項 1 5 に記載の
液晶表示装置。

10

【請求項 1 7】

前記第 1 及び第 2 副画素電極のうちの少なくとも一つは切開部を有する、請求項 1 6 に記
載の液晶表示装置。

【請求項 1 8】

前記第 1 及び第 2 副画素電極と対向する第 3 電極をさらに有する、請求項 1 6 に記載の液
晶表示装置。

【請求項 1 9】

前記第 3 電極は切開部または突起を有する、請求項 1 8 に記載の液晶表示装置。

【請求項 2 0】

20

前記第 1 及び第 2 副画素電極は各々前記第 1 方向に延在した一つの直線を中心に実質的に
対称の形状を有する、請求項 1 5 に記載の液晶表示装置。

【請求項 2 1】

前記第 1 データ線と前記第 2 データ線とは前記第 2 表示電極の前記第 2 方向の両辺に各々
位置する、請求項 1 5 に記載の液晶表示装置。

【請求項 2 2】

前記第 1 データ線と前記第 2 データ線は前記第 1 副画素及び前記第 2 副画素を基準として
同一のいずれか一方に位置する、請求項 1 5 に記載の液晶表示装置。

【請求項 2 3】

前記第 1 表示電極の面積は前記第 2 表示電極の面積と異なる、請求項 1 5 に記載の液晶表
示装置。

30

【請求項 2 4】

前記第 1 及び第 2 副画素に印加されるデータ電圧の極性は画素行毎に反転する、請求項 1
2 または 1 3 に記載の液晶表示装置。

【請求項 2 5】

前記第 1 及び第 2 副画素に印加されるデータ電圧の極性は画素列毎に反転する、請求項 1
2 または 1 3 に記載の液晶表示装置。

【発明の詳細な説明】

【技術分野】

【0 0 0 1】

40

本発明は薄膜トランジスタ表示板及び液晶表示装置に関する。

【背景技術】

【0 0 0 2】

液晶表示装置は、現在、最も広く使用されている平板表示装置の一つであって、画素電極
及び共通電極など電界生成電極が形成されている二枚の表示板と、その間に挿入されてい
る液晶層とからなり、電界生成電極に電圧を印加して液晶層に電界を生成し、これを通じ
て液晶層の液晶分子の配向を決定して、入射光の偏光を制御することによって映像を表示
する。このような液晶表示装置では、二つの電極に電圧を印加して液晶層に電界を生成し
、この電界の強さを調節して液晶層を通過する光の透過率を調節することによって所望の
画像を得る。この時、液晶層に一方向の電界が長く印加されることによって発生する劣化

50

現象を防止するために、フレーム別に、行別に、または画素別に共通電圧に対するデータ電圧の極性を反転させる。

【0003】

液晶表示装置の中でも電界が印加されない状態で液晶分子の長軸を上下表示板に対して垂直をなすように配列した垂直配向モード液晶表示装置は、コントラスト比が大きく、広い基準視野角の実現が容易であるので、脚光を浴びている。ここで基準視野角とは、コントラスト比が1:10である視野角または階調間輝度反転限界角度を意味する。

【0004】

垂直配向モード液晶表示装置で広視野角を実現するための手段としては、電界生成電極に切開部を形成する方法と、電界生成電極上に突起を形成する方法などがある。切開部と突起で液晶分子が傾斜する方向を決定することができるので、これらを用いて液晶分子の傾斜方向をいくつかの方向に分散させることによって、基準視野角を広くすることができる。

10

【0005】

しかし、垂直配向方式の液晶表示装置においては、前面視認性に比べて側面視認性が落ちる。例えば、切開部が具備されたPVA(Patterned Vertically Aligned)方式の液晶表示装置の場合には、側面に行くほど映像が明るくなって、極端な場合には高い階調間の輝度差が無くなり、画像が歪んで見える場合も発生する。

【0006】

このような現象を改善するために、一つの画素を二つの副画素に分割し、二つの副画素を容量性結合させた後、一方の副画素には直接電圧を印加し、他方の副画素には容量性結合による電圧下降を生じさせて、二つの副画素の電圧を異にすることにより、透過率を異ならせる方法が提示された。

20

【0007】

しかし、このような方法によっては二つの副画素の透過率を所望の水準で精度よく合わせることができず、特に色相によって光透過率が異なるので、各色相に対する電圧配分が異なるようにしなければならないが、これを行えない。また、容量性結合のための導電体の追加などによる開口率の低下が現れ、容量性結合による電圧降下のために透過率が減少する。

【発明の概要】

30

【発明が解決しようとする課題】

【0008】

本発明が目的とする技術的課題は、側面視認性を改善しながらも透過率が減少しない薄膜トランジスタ表示板及び液晶表示装置を提供することにある。

【課題を解決するための手段】

【0009】

このような技術的課題を解決するための本発明の一実施形態による液晶表示装置は、第1及び第2副画素を含む複数の画素と、前記第1及び第2副画素に接続されていて、ゲート信号を伝達する複数のゲート線と、前記ゲート線と交差し、前記第1副画素に接続されていて、第1データ電圧を伝達する複数の第1データ線と、前記ゲート線と交差し、前記第2副画素に接続されていて、第2データ電圧を伝達する複数の第2データ線とを有し、前記第1データ電圧と前記第2データ電圧との大きさは互いに異なり、前記第1データ電圧と前記第2データ電圧は一つの映像情報から得られる。

40

【0010】

前記第1副画素は、前記ゲート線及び前記第1データ線に接続されている第1スイッチング素子と、前記第1スイッチング素子に接続されている第1副画素電極とを有し、前記第2副画素は、前記ゲート線及び前記第2データ線に接続されている第2スイッチング素子と、前記第2スイッチング素子に接続されている第2副画素電極とを有してもよい。

【0011】

前記第1及び第2副画素電極のうちの少なくとも一つは切開部を有してもよい。

50

【 0 0 1 2 】

本発明の一実施形態による液晶表示装置は、前記第 1 及び第 2 副画素電極と対向する共通電極をさらに有してもよい。

【 0 0 1 3 】

前記共通電極は切開部または突起を有してもよい。

【 0 0 1 4 】

本発明の一実施形態による液晶表示装置は、前記第 1 及び第 2 データ線と少なくとも一部分が重畳し、前記第 1 及び第 2 データ線と電氣的に絶縁されている遮蔽電極をさらに有してもよい。

【 0 0 1 5 】

本発明の一実施形態による液晶表示装置において、前記第 1 副画素電極の面積と前記第 2 副画素電極の面積とは異なることが好ましい。

【 0 0 1 6 】

前記第 1 及び第 2 データ線のうちのいずれか一つは前記第 1 及び第 2 副画素電極の間に位置してもよい。

【 0 0 1 7 】

前記画素の横と縦との比は実質的に 1 : 3 であることが好ましい。

【 0 0 1 8 】

前記第 1 副画素の横方向の長さとは異なることが好ましい。

【 0 0 1 9 】

本発明の一実施形態による液晶表示装置において、前記第 1 及び第 2 副画素電極と各々対向する第 1 及び第 2 カラーフィルタをさらに有し、前記第 1 及び第 2 カラーフィルタの色は同一であることが好ましい。

【 0 0 2 0 】

前記第 1 データ線と前記第 2 データ線は前記画素の両端に各々位置してもよい。

【 0 0 2 1 】

前記第 1 及び第 2 データ電圧の極性は同一であってもよい。

【 0 0 2 2 】

前記第 1 及び第 2 データ電圧の極性は互いに反対であってもよい。

【 0 0 2 3 】

前記第 1 データ線と前記第 2 データ線は前記画素のいずれか一方の端に位置してもよい。この時、前記第 1 及び第 2 データ電圧の極性は同一であることが好ましい。

【 0 0 2 4 】

本発明の一実施形態による液晶表示装置は、前記第 2 データ線と前記第 2 スイッチング素子との間に接続されている接続線をさらに有してもよい。

【 0 0 2 5 】

前記接続線は前記ゲート線と同一の金属層で形成されていて、前記第 2 データ線の一部及び前記第 2 スイッチング素子の一端と前記第 1 及び第 2 副画素電極と同一の金属層で接続されていてよい。

【 0 0 2 6 】

本発明の一実施形態による液晶表示装置は、前記映像情報を処理して第 1 映像信号と第 2 映像信号を生成する信号制御部と、前記第 1 及び第 2 映像信号に各々対応する前記第 1 及び第 2 データ電圧を前記第 1 及び第 2 データ線に各々印加するデータ駆動部とをさらに有することが好ましい。

【 0 0 2 7 】

本発明の他の実施形態による液晶表示装置は、第 1 方向に延在しているゲート線と、第 2 方向に延在していて、互いに分離されている第 1 及び第 2 データ線と、前記ゲート線と前記第 1 データ線に接続されている第 1 薄膜トランジスタと、前記ゲート線と前記第 2 データ線に接続されている第 2 薄膜トランジスタと、前記第 1 及び第 2 薄膜トランジスタに各

10

20

30

40

50

々接続されている第1及び第2表示電極を含む画素電極とを有し、前記第2表示電極の前記第2方向の長さが前記第1表示電極より長く、前記第1表示電極は前記第2表示電極の第2方向の長さ範囲内にある。

【0028】

前記第1及び第2表示電極は互いに対向する傾いた斜辺を有してもよい。

【0029】

前記第1及び第2表示電極のうちの少なくとも一つは切開部を有することが好ましい。

【0030】

本発明の他の実施形態による液晶表示装置は、前記第1及び第2表示電極と対向する第3表示電極をさらに有してもよい。

10

【0031】

前記第3表示電極は切開部または突起を有してもよい。

【0032】

前記第1及び第2表示電極は各々前記第1方向に延在した一つの直線を中心に実質的に対称の形状を有してもよい。

【0033】

前記第1データ線と前記第2データ線は前記画素電極の前記第2方向の両辺に各々位置してもよい。

【0034】

前記第1データ線と前記第2データ線は前記画素電極の前記第2方向のいずれか一边に位置してもよい。

20

【0035】

前記第1表示電極の面積は前記第2表示電極の面積と異なることが好ましい。

【0036】

本発明のさらに他の実施形態による液晶表示装置は、第1及び第2副画素を有する複数の画素と、前記第1及び第2副画素に接続されていて、ゲート信号を伝達する複数のゲート線と、前記ゲート線と交差し、前記第1及び第2副画素に接続されていて、データ電圧を伝達する複数のデータ線とを有し、前記第1及び第2副画素に印加されるデータ電圧の大きさは互いに異なり、前記第1及び第2副画素に印加されるデータ電圧の極性は同一であり、前記第1及び第2副画素に印加されるデータ電圧は一つの映像情報から得られる。

30

【0037】

本発明のさらに他の実施形態による液晶表示装置は、第1及び第2副画素を有する複数の画素と、前記第1及び第2副画素に接続されていて、ゲート信号を伝達する複数のゲート線と、前記ゲート線と交差し、前記第1及び第2副画素に接続されていて、データ電圧を伝達する複数のデータ線とを有し、前記第1及び第2副画素に印加されるデータ電圧の大きさは互いに異なり、前記第1及び第2副画素に印加されるデータ電圧の極性は反対であり、前記第1及び第2副画素に印加されるデータ電圧は一つの映像情報から得られる。

【0038】

前記第1及び第2副画素に印加されるデータ電圧の極性は画素行毎に反転してもよい。

【0039】

前記第1及び第2副画素に印加されるデータ電圧の極性は画素列毎に反転してもよい。

40

【0040】

前記複数のデータ線は前記第1及び第2副画素に各々接続されている第1及び第2データ線を有してもよい。

【0041】

前記第1及び第2のデータ線は前記画素の両端に各々位置してもよい。

【0042】

前記第1及び第2データ線は前記画素のいずれか一方の端に位置してもよい。

【0043】

前記第1及び第2データ線のうちいずれか一つは前記第1及び第2副画素電極の間に位置

50

してもよい。

【発明の効果】

【0044】

本発明によれば、一つの画素は一对の副画素に分割されており、各副画素は互いに異なる二つのデータ線に接続されている。これにより、二つの副画素に別個のデータ電圧を所望の水準で各々印加することができ、そのために視認性が向上し、開口率が高くなり、透過率が向上する。また、副画素の面積を互いに異ならせることができるので、側面視認性が向上する。さらに、液晶表示装置を入力映像信号の周波数と同一の周波数で駆動することによって、駆動マージンの減少及び充電率の減少を防止することができる。

【図面の簡単な説明】

10

【0045】

【図1】本発明の一実施形態による液晶表示装置のブロック図である。

【図2】本発明の一実施形態による液晶表示装置の一つの画素に対する等価回路図である。

。

【図3】本発明の一実施形態による液晶表示装置の一つの副画素に対する等価回路図である。

【図4】本発明の一実施形態による液晶表示装置用薄膜トランジスタ表示板の配置図である。

【図5】本発明の一実施形態による液晶表示装置用共通電極表示板の配置図である。

【図6】図4の薄膜トランジスタ表示板と図5の共通電極表示板とからなる液晶表示装置の配置図である。

20

【図7A】図6に示した液晶表示装置のV I I a - V I I a ' 線による断面図である。

【図7B】図6に示した液晶表示装置のV I I b - V I I b ' 線による断面図である。

【図8A】本発明の一実施形態による液晶表示装置の画素電極の極性状態を示した図面である。

【図8B】本発明の一実施形態による液晶表示装置の画素電極の極性状態を示した図面である。

【図9】本発明の他の実施形態による液晶表示装置のブロック図である。

【図10】本発明の他の実施形態による液晶表示装置用薄膜トランジスタ表示板の配置図である。

30

【図11】本発明の他の実施形態による液晶表示装置用共通電極表示板の配置図である。

【図12】図10の薄膜トランジスタ表示板と図11の共通電極表示板とからなる液晶表示装置の配置図である。

【図13】図12に示した液晶表示装置のX I I I - X I I I ' 線による断面図である。

【図14】本発明の他の実施形態による液晶表示装置の画素電極の極性状態を示した図面である。

【図15】本発明の他の実施形態による液晶表示装置のブロック図である。

【図16】本発明の他の実施形態による液晶表示装置用薄膜トランジスタ表示板の配置図である。

【図17】本発明の他の実施形態による液晶表示装置用共通電極表示板の配置図である。

40

【図18】図16の薄膜トランジスタ表示板と図17の共通電極表示板とからなる液晶表示装置の配置図である。

【図19】図18に示した液晶表示装置のX I X - X I X ' 線による断面図である。

【発明を実施するための形態】

【0046】

添付した図面を参照して、本発明の実施形態について、本発明の属する技術分野における通常の知識を有する者が容易に実施できるように詳細に説明する。

【0047】

図面において、層及び領域を明確に表現するために厚さを拡大して示した。明細書全体にわたって類似な部分については同一の符号を付した。層、膜、領域、板などの部分が他の

50

部分の“上”にあるとする時、これは他の部分の“すぐ上”にある場合だけでなく、その中間に他の部分がある場合も含む。反対に、ある部分が他の部分の“すぐ上”にあるとする時には中間に他の部分がないことを意味する。

【0048】

次に、本発明による薄膜トランジスタ表示板及び液晶表示装置について、図面を参照して詳細に説明する。

【0049】

図1は本発明の一実施形態による液晶表示装置のブロック図であり、図2は本発明の一実施形態による液晶表示装置の一つの画素に対する等価回路図であり、図3は本発明の一実施形態による液晶表示装置の一つの副画素に対する等価回路図である。

10

【0050】

図1に示したように、本発明の一実施形態による液晶表示装置は、液晶表示板組立体300及びこれに接続されたゲート駆動部400とデータ駆動部500、データ駆動部500に接続された階調電圧生成部800、並びにこれらを制御する信号制御部600を有する。

【0051】

液晶表示板組立体300は、等価回路から見ると、複数の表示信号線 $G_1 \sim G_n$ 、 $D_1 \sim D_{2m}$ と、これに接続されていて、ほぼ行列状に配列された複数の画素PXとを有する。表示信号線 $G_1 \sim G_n$ 、 $D_1 \sim D_{2m}$ は、ゲート信号(“走査信号”とも言う)を伝達する複数のゲート線 $G_1 \sim G_n$ と、データ信号を伝達するデータ線 $D_1 \sim D_{2m}$ とを有する。ゲート線 $G_1 \sim G_n$ はほぼ行方向に延在しており、互いにほとんど平行し、データ線 $D_1 \sim D_{2m}$ はほぼ列方向に延在しており、互いにほとんど平行する。一つの画素PXの両側に各々一つのデータ線 $D_1 \sim D_{2m}$ が配置されている。また、表示信号線はゲート線 $G_1 \sim G_n$ とデータ線 $D_1 \sim D_{2m}$ 以外にも、ゲート線 $G_1 \sim G_n$ とほとんど並んで延在した維持電極線を有することができる。

20

【0052】

図2に示したように、各画素PXは一对の副画素PXa、PXbを有し、副画素PXa、PXbは、各々該当ゲート線 G_i 及びデータ線 D_j 、 D_{j+1} に接続されているスイッチング素子Qa、Qbと、これに接続された液晶キャパシタ C_{LCa} 、 C_{LCb} 及びストレージキャパシタ C_{STa} 、 C_{STb} を有する。ストレージキャパシタ C_{STa} 、 C_{STb} は必要に応じて省略することができる。図2に示したように、一对の副画素PXa、PXbは同一のゲート線 G_i に接続されているが、隣接した互いに異なるデータ線 D_j 、 D_{j+1} に各々接続されている。

30

【0053】

薄膜トランジスタなどスイッチング素子Qa、Qbは下部表示板100に備えられており、三端子素子としてその制御端子及び入力端子はゲート線 $G_1 \sim G_n$ 及びデータ線 $D_1 \sim D_{2m}$ に接続されており、出力端子は液晶キャパシタ C_{LCa} 、 C_{LCb} 及びストレージキャパシタ C_{STa} 、 C_{STb} に接続されている。

【0054】

図3に示したように、副画素PXaの液晶キャパシタ C_{LCa} は、下部表示板100の副画素電極190aと上部表示板200の共通電極270を二つの端子とし、二つの電極190a、270の間の液晶層3は誘電体として機能する。副画素電極190aはスイッチング素子Qaに接続され、共通電極270は上部表示板200の全面に形成されていて、共通電圧 V_{com} の印加を受ける。図3とは異なって、共通電極270が下部表示板100に備えられる場合もあり、この時には二つの電極190a、270のうちの少なくとも一つが線状または棒状に形成されることができる。

40

【0055】

液晶キャパシタ C_{LCa} の補助的な役割を果たすストレージキャパシタ C_{STa} は、下部表示板100に具備された別個の信号線、例えば、維持電極線(図示せず)と副画素電極190aとが絶縁体を介在して重畳して構成され、この別個の信号線には共通電圧 V_c 。

50

m などの決められた電圧が印加される。しかし、ストレージキャパシタ C_{STa} は、副画素電極190aが絶縁体を媒介としてすぐ上の前段ゲート線と重畳して構成されることができる。

【0056】

一方、色表示を実現するためには、各画素が原色(primary color)のうちの一つを固有に表示したり(空間分割)、各画素が時間によって交互に原色を表示するように(時間分割)して、これら原色の空間的、時間的合計によって所望の色相が認識されるようにする。原色の例としては、赤色、緑色及び青色がある。

【0057】

図3は、空間分割の一例として、各画素が上部表示板200の領域に原色のうちの一つを示すカラーフィルタ230を備えることを示している。図3とは異なって、カラーフィルタ230は下部表示板100の副画素電極190aの上または下に形成することもできる。

10

【0058】

液晶表示板組立体300の二つの表示板100、200のうちの少なくとも一つの外側面には、光を偏光させる偏光子(図示せず)が付着されている。

【0059】

再び図1を参考にすれば、階調電圧生成部800は副画素 PXa 、 PXb の透過率と関連した二組の複数の階調電圧を生成する。共通電圧 V_{com} に対して二組のうちの一組は正の値を有し、他の一組は負の値を有する。

20

【0060】

ゲート駆動部400は、液晶表示板組立体300のゲート線 $G_1 \sim G_n$ に接続され、外部からのゲートオン電圧 V_{on} とゲートオフ電圧 V_{off} の組み合わせからなるゲート信号をゲート線 $G_1 \sim G_n$ に印加する。

【0061】

データ駆動部500は、液晶表示板組立体300のデータ線 $D_1 \sim D_{2m}$ に接続され、階調電圧生成部800からの階調電圧を選択してデータ信号として副画素 PXa 、 PXb に印加する。

【0062】

ゲート駆動部400またはデータ駆動部500は、複数の駆動集積回路チップの形態で液晶表示板組立体300上に直接装着されるか、または可撓性印刷回路膜(flexible printed circuit film)(図示せず)上に装着されてTCP(tape carrier package)の形態で液晶表示板組立体300に付着されることもできる。これとは異なって、ゲート駆動部400またはデータ駆動部500が液晶表示板組立体300に集積されることもできる。

30

【0063】

信号制御部600はゲート駆動部400及びデータ駆動部500などの動作を制御する。

【0064】

以下、このような液晶表示装置の構造について、図4乃至図7Bを参照して詳細に説明する。

40

【0065】

図4は本発明の一実施形態による液晶表示装置用薄膜トランジスタ表示板の配置図であり、図5は本発明の一実施形態による液晶表示装置用共通電極表示板の配置図であり、図6は図4の薄膜トランジスタ表示板と図5の共通電極表示板からなる液晶表示装置の配置図である。図7A及び図7Bは各々図6に示した液晶表示装置の $VIIa - VIIa'$ 線及び $VIIb - VIIb'$ 線による断面図である。

【0066】

本発明の一実施形態による液晶表示装置は、薄膜トランジスタ表示板100と、これと対向する共通電極表示板200と、二つの表示板100、200の間に入っている液晶層3を含む。

50

【0067】

まず、図4、図6、図7A及び図7Bを参照して、薄膜トランジスタ表示板100について詳細に説明する。

【0068】

透明なガラスなどからなる絶縁基板110上に複数のゲート線121と複数の維持電極線131が形成されている。

【0069】

ゲート線121は主に横方向に延在して互いに分離されており、ゲート信号を伝達する。各ゲート線121は、複数のゲート電極124a、124bを構成する複数の突出部と、他の層または外部装置との接続のための面積が広い端部129を有する。

10

【0070】

維持電極線131は主に横方向に延在しており、維持電極133a、133bを構成する複数の突出部を含む。維持電極133aは長方形で維持電極線131に対して対称であり、維持電極133bは維持電極線131から縦方向に延在して突出しており、これからさらに延在している延長部を含む。維持電極線131には、液晶表示装置の共通電極表示板200の共通電極270に印加される共通電圧などの所定の電圧が印加される。

【0071】

ゲート線121と維持電極線131は、アルミニウム(Al)とアルミニウム合金などアルミニウム系金属、銀(Ag)と銀合金など銀系金属、銅(Cu)と銅合金など銅系金属、モリブデン(Mo)とモリブデン合金などモリブデン系金属、クロム(Cr)、チタニウム(Ti)、タンタル(Ta)などからなってもよい。また、ゲート線121と維持電極線131は、物理的性質が異なる二つの導電膜(図示せず)を有する多重膜構造を有してもよい。このうちの一つの導電膜は、ゲート線121と維持電極線131の信号遅延や電圧降下を減少させるように、低い比抵抗(resistivity)の金属、例えば、アルミニウム系金属、銀系金属、銅系金属などからなる。これとは異なって、他の導電膜は、他の物質、特にITO(Indium Tin Oxide)及びIZO(Indium Zinc Oxide)との接触特性に優れた物質、例えば、モリブデン系金属、クロム、チタニウム、タンタルなどからなる。このような組み合わせの良い例としては、クロム下部膜とアルミニウム上部膜、及びアルミニウム下部膜とモリブデン上部膜がある。また、ゲート線121と維持電極線131は多様な金属と導電体からなってもよい。

20

30

【0072】

また、ゲート線121及び維持電極線131の側面は基板110の表面に対して傾いており、その傾斜角は約30°~80°であることが好ましい。

【0073】

ゲート線121及び維持電極線131上には窒化ケイ素(SiNx)などからなるゲート絶縁膜140が形成されている。

【0074】

ゲート絶縁膜140の上部には、水素化非晶質シリコン(hydrogenated amorphous silicon)(非晶質シリコンは略してa-Siと記する)などからなる複数の線状半導体151a、151bが形成されている。線状半導体151a、151bは主に縦方向に延在しており、これから複数の突出部154a、154bが各々ゲート電極124a、124bに向かって延在している。

40

【0075】

半導体151a、151bの上部には、ケイ化物またはリンなどのn型不純物が高濃度にドーピングされているn+水素化非晶質シリコンなどの物質からなる複数の線状及び島型抵抗性接触部材(ohmic contact)161a、161b、165a、165bが形成されている。線状抵抗性接触部材161a、161bは各々複数の突出部163a、163bを有しており、この突出部163a、163bと島型抵抗性接触部材165a、165bは、各々対をなして半導体151a、151bの突出部154a、154b上に各々位置する。

50

【0076】

半導体151a、151bと抵抗性接触部材161a、161b、165a、165bの側面もまた基板110の表面に対し傾いており、その傾斜角は30°～80°である。

【0077】

抵抗性接触部材161a、161b、165a、165b上には、複数のデータ線171a、171bと、これから各々分離されている複数のドレイン電極175a、175bとが形成されている。

【0078】

データ線171a、171bは主に縦方向に延在してゲート線121及び維持電極線131と交差し、データ電圧を伝達する。データ線171a、171bは、各々ドレイン電極175a、175bに向かって延在した複数のソース電極173a、173bと、他の層または外部装置との接続のために幅が拡張されている端部179a、179bを含む。

10

【0079】

ドレイン電極175a、175bは主に縦方向に延在しており、維持電極133a、133bと重畳する拡張部177a、177bを各々有する。ドレイン電極175a、175bの拡張部177a、177bの辺は、維持電極133a、133bの辺と実質的に平行する。一つのゲート電極124a、124b、一つのソース電極173a、173b、及び一つのドレイン電極175a、175bは、半導体154a、154bと共に各々一つの薄膜トランジスタ(TFT)Qa、Qbを構成し、薄膜トランジスタQa、Qbのチャネルは、ソース電極173a、173bとドレイン電極175a、175bとの間の半導体154a、154bに各々形成される。

20

【0080】

データ線171a、171b及びドレイン電極175a、175bは、クロム、モリブデン系金属、タンタル及びチタニウムなど耐火性金属からなることが好ましく、耐火性金属などの下部膜(図示せず)と、その上に位置した低抵抗物質の上部膜(図示せず)からなる多層膜構造を有することができる。多層膜構造の例としては、前述したクロムまたはモリブデン下部膜とアルミニウム上部膜の二重膜以外にも、モリブデン膜-アルミニウム膜-モリブデン膜の三重膜がある。この時、すぐ隣接した二つのデータ線171a、171bの間の間隔は、製造工程の能力と収率を考慮した最小の間隔を維持して、データ線171a、171bの数の増加による開口率の減少を最小とする。

30

【0081】

データ線171a、171b及びドレイン電極175a、175bもゲート線121及び維持電極線131と同様に、その側面が約30°～80°の角度で各々傾いている。

【0082】

抵抗性接触部材161a、161b、165a、165bは、その下部の半導体151a、151bとその上部のデータ線171a、171b及びドレイン電極175a、175bの間にだけ存在し、接触抵抗を低くする役割を果たす。線状半導体151a、151bは、データ線171a、171bとドレイン電極175a、175b及びその下の抵抗性接触部材161a、161b、165a、165bとほとんど同一の形状を有する。しかし、ソース電極173a、173bとドレイン電極175a、175bとの間に、覆われずに露出された部分を有している。

40

【0083】

データ線171a、171b及びドレイン電極175a、175bと露出された半導体151a、151b部分の上には、保護膜180が形成されている。保護膜180は、窒化ケイ素または酸化ケイ素からなる無機物、平坦化特性に優れていて感光性を有する有機物、またはプラズマ化学気相蒸着(plasma enhanced chemical vapor deposition、PECVD)によって形成されるa-Si:C:O、a-Si:O:Fなどの低誘電率絶縁物質などからなる。また、保護膜180は有機膜の優れた特性を生かしながらも露出された半導体151a、151b部分を保護するために、下部無機膜と上部有機膜の二重膜構造を有してもよい。

50

【0084】

保護膜180には、ドレイン電極175a、175bの拡張部177a、177bとデータ線171a、171bの端部179a、179bを各々露出する複数の接触孔185a、185b、182a、182bが形成されており、ゲート絶縁膜140と共にゲート線121の端部129を露出する複数の接触孔181が形成されている。

【0085】

保護膜180上には、第1及び第2副画素電極190a、190bを有する複数の画素電極190、複数の遮蔽電極88及び複数の接触補助部材81、82a、82bが形成されている。画素電極190、遮蔽電極88及び接触補助部材81、82a、82bは、ITOまたはIZOなどの透明導電体またはアルミニウムなどの反射性導電体からなる。

10

【0086】

第1及び第2副画素電極190a、190bは各々接触孔185a、185bを通じてドレイン電極175a、175bと物理的・電氣的に接続されて、ドレイン電極175a、175bからデータ電圧の印加を受ける。一对の副画素電極190a、190bには一つの入力映像信号に対して予め設定されている互いに異なるデータ電圧が印加され、その大きさは副画素電極190a、190bの大きさ及び形状を基に設定することが可能である。副画素電極190a、190bの面積は互いに異なってもよい。

【0087】

データ電圧が印加された副画素電極190a、190bは、共通電極270と共に電場を生成することによって、副画素電極190a、190bと共通電極270間の液晶層3の液晶分子の配列を決定する。

20

【0088】

第1及び第2副画素電極190a、190bと共通電極270は、キャパシタ（以下、“液晶キャパシタ（liquid crystal capacitor）”と言う）を構成して、薄膜トランジスタQa、Qbがターンオフされた後にも印加された電圧を維持し、電圧維持能力を強化するために液晶キャパシタと並列に接続された他のキャパシタを設け、これをストレージキャパシタ（storage capacitor）という。ストレージキャパシタは第1及び第2副画素電極190a、190bと維持電極線131との重畳などで作られ、ストレージキャパシタの静電容量、つまり、維持容量を増やすために、維持電極線131に維持電極133a、133bを設け、第1及び第2副画素電極190a、190bに各々接続されたドレイン電極175a、175bの拡張部177a、177bを重畳させることによって、端子間の距離を短くし、重畳面積を大きくする。

30

【0089】

各画素電極190は右側角で面取りされていて、面取りされた斜辺はゲート線121に対して約45°の角度をなす。

【0090】

一つの画素電極190を構成する一对の第1及び第2副画素電極190a、190bは間隙93を置いて互いに噛み合っており、その外側境界はほぼ四角形状である。第1副画素電極190aは回転した等辺台形であって、維持電極133aの付近に位置した左側辺とその向い側の右側辺、及びゲート線121とほぼ45°をなす上側斜辺と下側斜辺を有する。第2副画素電極190bは、第1副画素電極190aの斜辺と対向する一对の台形部と、第1副画素電極190aの右側辺と対向する縦部とを有する。したがって、第1副画素電極190aと第2副画素電極190bの間の間隙93は、ほぼ均一な幅を有し、ゲート線121と約45°をなす上部及び下部斜線部93a、93bと実質的に均一な幅を有する縦部93cを有する。以下には、説明の便宜のために間隙93も切開部と表現する。

40

【0091】

画素電極190は、中央切開部91、92、上部切開部93a、94a及び下部切開部93b、94bを有し、画素電極190はこれら切開部91、92、93a、93b、94a、94bによって複数の領域に分割される。切開部91、92、93a、93b、94a、94bは維持電極線131に対してほとんど反転対称をなす。

50

【0092】

上部及び下部切開部 93a、93b、94a、94bは、ほぼ画素電極 190の左側辺から右側辺に斜めに延在しており、画素電極 190を横方向に二等分する維持電極線 131を中心に上半分部分と下半分部分に各々位置している。上部及び下部切開部 93a、93b、94a、94bはゲート線 121に対して約45°の角度をなして互いに垂直に延在している。中央切開部 91、92は上部切開部 93a、94aと下部切開部 93b、94bに各々ほとんど平行な一对の分岐からなる。中央切開部 91、92は中央から横方向に延在した横部を有する。

【0093】

したがって、画素電極 190の上半分部分と下半分部分は、切開部 91、92、93a、93b、94a、94bによって各々4個の領域に分けられる。この時、領域の数または切開部の数は、画素の大きさ、画素電極 190の横辺と縦辺との長さの比、液晶層 3の種類や特性など設計要素によって変わる。

10

【0094】

画素電極 190は隣接するゲート線 121と重畳して開口率を高めている。

【0095】

遮蔽電極 88はデータ線 171a、171b及びゲート線 121に沿って延在しており、データ線 171a、171b上部に位置する部分はデータ線 171a、171bを完全に覆い、ゲート線 121上部に位置する部分はゲート線 121の幅より小さい幅を有してゲート線 121の境界線内に位置する。隣接した二つの画素電極 190の間に位置する二つのデータ線 171a、171bは、完全に遮蔽電極 88によって覆われている。しかし、その幅を調節してデータ線 171a、171bより小さくすることもでき、ゲート線 121の境界線の外に位置する境界線を有することもできる。遮蔽電極 88には共通電圧が印加され、このために保護膜 180及びゲート絶縁膜 140の接触孔（図示せず）を通じて維持電極線 131に接続されるか、または共通電圧を薄膜トランジスタ表示板 100から共通電極表示板 200に伝達する短絡点（図示せず）に接続されることもできる。この時、開口率の減少が最小になるように、遮蔽電極 88と画素電極 190との間の距離を最小とすることが好ましい。

20

【0096】

このように共通電圧が印加される遮蔽電極 88をデータ線 171a、171b上部に配置すれば、遮蔽電極 88が、データ線 171a、171bと画素電極 190との間、及びデータ線 171a、171bと共通電極 270との間で形成される電界を遮断して、画素電極 190の電圧歪み、及びデータ線 171a、171bが伝達するデータ電圧の信号遅延と歪みが減少する。

30

【0097】

また、画素電極 190と遮蔽電極 88の短絡を防止するために、これらの間に距離を置かなければならないので、画素電極 190がデータ線 171a、171bからさらに遠くなって、これらの間の寄生容量が減少する。さらに、液晶層 3の誘電率が保護膜 180の誘電率より高いため、データ線 171a、171bと遮蔽電極 88との間の寄生容量が、遮蔽電極 88がない時のデータ線 171a、171bと共通電極 270との間の寄生容量に比べて小さい。

40

【0098】

それだけでなく、画素電極 190と遮蔽電極 88が同一層で作られるため、これらの間の距離が一定に維持され、そのためにこれらの間の寄生容量が一定である。

【0099】

接触補助部材 81、82a、82bは、接触孔 181、182a、182bを通じてゲート線 121の端部 129及びデータ線 171a、171bの端部 179a、179bと各々接続される。接触補助部材 81、82a、82bは、ゲート線 121の露出された端部 129及びデータ線 171a、171bの露出された端部 179a、179bと外部装置との接着性を補完し、これらを保護する役割を果たす。

50

【0100】

図1に示したゲート駆動部400またはデータ駆動部500が薄膜トランジスタ表示板100に集積される場合には、ゲート線121またはデータ線171a、171bが延在してこれらと直接接続されることができ、この場合には、接触補助部材81、82a、82bがゲート線121またはデータ線171a、171bとこれら駆動部400、500との接続などに使用されることができる。

【0101】

画素電極190、接触補助部材81、82a、82b及び保護膜180上には、液晶層3を配向する配向膜11が塗布されている。配向膜11は水平配向膜であり得る。

【0102】

次に、図5乃至図7Aを参照して、共通電極表示板200について説明する。

【0103】

透明なガラスなどからなる絶縁基板210上に光漏れを防止するためのブラックマトリックスという遮光部材220が形成されている。遮光部材220は画素電極190と対向し、画素電極190とほとんど同一の形状を有する複数の開口部を有している。これとは異なって、遮光部材220はデータ線171a、171bに対応する部分と薄膜トランジスタQa、Qbに対応する部分とからなってもよい。しかし、遮光部材220は画素電極190と薄膜トランジスタQa、Qb付近からの光漏れを遮断するために多様な形状を有することができる。

【0104】

基板210上にはまた複数のカラーフィルタ230が形成されている。カラーフィルタ230は遮光部材220で取り囲まれた領域内にほとんど位置し、画素電極190に沿って縦方向に長く延在することができる。カラーフィルタ230は赤色、緑色及び青色などの原色のうちの一つを表示することができる。

【0105】

カラーフィルタ230及び遮光部材220上には、カラーフィルタ230が露出されることを防止し、平坦面を提供するための蓋膜250が形成されている。

【0106】

蓋膜250の上にはITO、IZOなどの透明な導電体などからなる共通電極270が形成されている。

【0107】

共通電極270は複数組の切開部71～74b集合を有する。

【0108】

一組の切開部71～74bは、一つの画素電極190と対向し、中央切開部71、72、上部切開部73a、74a及び下部切開部73b、74bを有する。切開部71～74bは、隣接した画素電極190の切開部91～94bの間、及び周縁切開部94a、94bと画素電極190の斜辺の間に配置されている。また、各切開部71～74bは画素電極190の切開部91～94bと平行に延在した少なくとも一つの斜線部を有する。

【0109】

下部及び上部切開部73a～74bは、ほぼ画素電極190の右側辺から下側または上側辺に向かって延在した斜線部と、斜線部の各端から画素電極190の辺に沿って辺と重畳しながら延在して斜線部と鈍角をなす横部及び縦部を含む。

【0110】

中央切開部71は、ほぼ画素電極190の左側辺から横に延在した中央横部、この中央横部の端から中央横部と斜角をなして画素電極190の左側辺に向かって延在した一对の斜線部、及び斜線部の各端から画素電極190の左側辺に沿って左側辺と重畳しながら延在して斜線部と鈍角をなす縦断縦部を有する。中央切開部72は、ほぼ画素電極190の右側辺に沿って右側辺と重畳しながら延在している縦部、縦部の各端から画素電極190の左側辺に向かって延在した一对の斜線部、及び斜線部の各端から画素電極190の左側辺に沿って左側辺と重畳しながら延在して斜線部と鈍角をなす縦断縦部を含む。

10

20

30

40

50

【0111】

切開部 71 ~ 74b の斜線部には三角形の切欠 (notch) が形成されている。このような切欠は、四角形、台形または半円型の形状を有することができ、凸状または凹状になってもよい。このような切欠は切開部 71 ~ 74b に対応する領域境界に位置する液晶分子 3 の配列方向を決定する。

【0112】

切開部 71 ~ 74b の数は設計要素によって変わることができ、遮光部材 220 が切開部 71 ~ 74b と重畳して切開部 71 ~ 74b 付近の光漏れを遮断することができる。

【0113】

共通電極 270 と遮蔽電極 88 に同一の共通電圧が印加されるので、両者には電界がほとんどない。したがって、共通電極 270 と遮蔽電極 88 との間に位置した液晶分子は、初期の垂直配向状態をそのまま維持するので、この部分に入射した光は透過されずに遮断される。

10

【0114】

少なくとも一つの切開部 91 ~ 94b、71 ~ 74b は、突起や陥没部で代替することができ、切開部 91 ~ 94b、71 ~ 74b の形状及び配置は変更することができる。

【0115】

共通電極 270 及び蓋膜 250 上には液晶層 3 を配向する配向膜 21 が塗布されている。配向膜 21 は水平配向膜であり得る。

【0116】

表示板 100、200 の外側面には偏光板 12、22 が備えられており、二つの偏光板 12、22 の透過軸は直交し、このうちの一つの透過軸 (または吸収軸) は横方向と並んでいる。反射型液晶表示装置の場合には、二つの偏光板 12、22 のうちの 하나가省略できる。

20

【0117】

液晶層 3 は負の誘電率異方性を有し、液晶層 3 の液晶分子 310 は電界がない状態でその長軸が二つの表示板の表面に対して垂直をなすように配向されている。

【0118】

共通電極 270 に共通電圧を印加し、画素電極 190 にデータ電圧を印加すると、表示板 100、200 の表面にほとんど垂直な電界が生成される。電極 190、270 の切開部 91 ~ 94b、71 ~ 74b はこのような電界を歪曲して、切開部 91 ~ 94b、71 ~ 74b の辺に対して垂直な水平成分を作り出す。

30

【0119】

これによって、電界は表示板 100、200 の表面に垂直な方向に対して傾いた方向を示す。液晶分子は電界にตอบสนองしてその長軸が電界の方向に垂直をなすように方向を変えようとし、この時、切開部 91 ~ 94b、71 ~ 74b 及び画素電極 190 の辺付近の電界は、液晶分子の長軸方向と並んでおらずに一定の角度をなすので、液晶分子の長軸方向と電界がなす平面上で移動距離が短い方向に液晶分子が回転する。したがって、一つの切開部集合 91 ~ 94b、71 ~ 74b と画素電極 190 の辺は、画素電極 190 上に位置した液晶層 3 の部分を液晶分子が傾く方向が異なる複数のドメインに分け、これによって基準視野角が拡大される。

40

【0120】

次に、このような液晶表示装置の動作について詳細に説明する。

【0121】

図 1 に示したように、信号制御部 600 は、外部のグラフィック制御機 (図示せず) から入力映像信号 R、G、B 及びその表示を制御する入力制御信号、例えば、垂直同期信号 V_{sync} と水平同期信号 H_{sync} 、メインクロック $MCLK$ 、データイネーブル信号 DE などの提供を受ける。信号制御部 600 の入力映像信号 R、G、B と入力制御信号に基づいて、入力映像信号 R、G、B を液晶表示板組立体 300 の動作条件に合うように適切に処理し、ゲート制御信号 $CONT1$ 及びデータ制御信号 $CONT2$ などを生成した後、

50

ゲート制御信号CONT1をゲート駆動部400に送出し、データ制御信号CONT2と処理した映像信号DATをデータ駆動部500に送出する。ここで、映像信号の変換は、実験などによって予め決められ、ルックアップテーブル（図示せず）に記憶されている写像（mapping）を通じて行われるか、または信号制御部600の演算を通じて行われる。

【0122】

ゲート制御信号CONT1は、ゲートオン電圧 V_{on} の走査開始を指示する走査開始信号STVと、ゲートオン電圧 V_{on} の出力を制御する少なくとも一つのクロック信号などを有する。

【0123】

データ制御信号CONT2は、一つの行の副画素PXa、PXbに対するデータの伝送を報知する水平同期開始信号STH、データ線 $D_1 \sim D_{2m}$ に該当データ電圧の印加を指示するロード信号LOAD、及びデータクロック信号HCLKを含む。データ制御信号CONT2はまた、共通電圧 V_{com} に対するデータ電圧の極性（以下、“共通電圧に対するデータ電圧の極性”を略して“データ電圧の極性”と言う）を反転させる反転信号RVSを含んでもよい。

【0124】

データ駆動部500は、信号制御部600からのデータ制御信号CONT2によって、一つの行の副画素PXa、PXbに対する映像データDATを順次に受信してシフトさせ、階調電圧生成部800からの階調電圧のうちの各映像データDATに対応する階調電圧を選択することによって、映像データDATを該当アナログデータ電圧に変換した後、これを該当データ線 $D_1 \sim D_{2m}$ に印加する。

【0125】

ゲート駆動部400は、信号制御部600からのゲート制御信号CONT1によって、ゲートオン電圧 V_{on} をゲート線 $G_1 \sim G_n$ に順次に印加してこのゲート線に接続されたスイッチング素子Qa、Qbをターンオンさせ、これによってデータ線 $D_1 \sim D_{2m}$ に印加されたデータ電圧がターンオンされたスイッチング素子Qa、Qbを通じて該当副画素PXa、PXbに印加される。

【0126】

副画素PXa、PXbに印加されたデータ電圧と共通電圧 V_{com} との差は、各液晶キャパシタ C_{LCa} 、 C_{LCb} の充電電圧、つまり、副画素電圧として現れる。液晶分子は副画素電圧の大きさによってその配列を異にし、これによって液晶層3を通過する光の偏光が変化する。このような偏光の変化は表示板100、200に付着された偏光板12、22によって光の透過率変化として現れる。

【0127】

一つの入力映像データは一对の出力映像データに変換され、これら是一对の副画素PXa、PXbに互いに異なる透過率を付与する。したがって、二つの副画素PXa、PXbは互いに異なるガンマ曲線を示し、一つの画素PXのガンマ曲線はこれらを合成した曲線になる。

【0128】

1水平周期（または“1H”）[水平同期信号 H_{sync} 、データイネーブル信号DEの一周期]が経過すると、データ駆動部500とゲート駆動部400は次の行の副画素PXa、PXbに対して同一の動作を繰り返す。このような方式で、1フレーム（frame）間に全てのゲート線 $G_1 \sim G_n$ に対し順次にゲートオン電圧 V_{on} を印加して、全ての副画素PXa、PXbにデータ電圧を印加する。1フレームが終了すれば次のフレームが始まり、各副画素PXa、PXbに印加されるデータ電圧の極性が先のフレームでの極性と反対になるようにデータ駆動部500に印加される反転信号RVSの状態が制御される（“フレーム反転”）。この時、1フレーム内においても反転信号RVSの特性によって一つのデータ線を通じて流れるデータ電圧の極性が変わってもよい。（“行反転”、“点反転”）。

10

20

30

40

50

【 0 1 2 9 】

次に、本実施形態による画素電極の極性及び反転形態について、図 8 A 及び図 8 B を参照して詳細に説明する。

【 0 1 3 0 】

図 8 A 及び図 8 B は本発明の一実施形態による液晶表示装置の画素電極の極性状態を示した図面である。

【 0 1 3 1 】

図 8 A に示したように、一つの画素 PX を構成する一対の副画素 PXa 、 PXb に接続されている二つのデータ線（例えば、 D_j と D_{j+1} ）に流れるデータ電圧の極性は同一である。しかし、隣接した二つの画素 PX の間に配置されている二つのデータ線（例えば、 D_{j+1} と D_{j+2} ）に流れるデータ電圧の極性は互いに反対になって、隣接した画素の極性は変わる。図 8 A では画素電極 190 の極性が画素毎に反転する点反転で示されているが、2つの画素毎に極性が反転する 1 + 2 反転形態になることもできる。このような反転形態によれば、一つの画素電極 190 を構成する二つの副画素電極 190 a、190 b の極性は同一であるので、副画素電極 PXa 、 PXb の間の間隙 93 から光漏れが発生しない。

10

【 0 1 3 2 】

一方、図 8 B に示したように、一つの画素 PX を構成する一対の副画素 PXa 、 PXb に接続されている二つのデータ線（例えば、 D_j と D_{j+1} ）に流れるデータ電圧の極性は互いに異なる。しかし、隣接した二つの画素 PX の間に配置されている二つのデータ線（例えば、 D_{j+1} と D_{j+2} ）に流れるデータ電圧の極性は同一である。隣接したデータ線の極性が同一であるので、データ線の負荷が減少してデータ電圧の充電遅延を防止することができ、データ駆動部 500 の駆動マージンが増える。

20

【 0 1 3 3 】

次に、図 9 を図 2 と共に参照して、本発明の他の実施形態による液晶表示装置について詳細に説明する。

【 0 1 3 4 】

図 9 は本発明の他の実施形態による液晶表示装置のブロック図である。

【 0 1 3 5 】

図 9 に示したように、本実施形態による液晶表示装置は、液晶表示板組立体 300 及びこれに接続されたゲート駆動部 400 とデータ駆動部 500、データ駆動部 500 に接続された階調電圧生成部 800、並びにこれらを制御する信号制御部 600 を含む。本実施形態による液晶表示装置は、図 1 に示した液晶表示装置とほとんど同一であるため、同一の部分については説明を省略し、差が出る部分についてのみ説明する。

30

【 0 1 3 6 】

液晶表示板組立体 300 は、複数の表示信号線 $G_1 \sim G_n$ 、 $D_1 \sim D_{2m}$ とこれに接続されている複数の画素 PX と有する。表示信号線 $G_1 \sim G_n$ 、 $D_1 \sim D_{2m}$ は、複数のゲート線 $G_1 \sim G_n$ と複数のデータ線 $D_1 \sim D_{2m}$ と有する。図 2 に示したように、各画素は一対の副画素 PXa 、 PXb を有し、これら副画素 PXa 、 PXb に接続される二つのデータ線 $D_1 \sim D_{2m}$ は一つの画素の一側に配置されている。図 9 には二つのデータ線 $D_1 \sim D_{2m}$ が一つの画素の左側に配置されていることと示したが、右側に配置されていてもよい。

40

【 0 1 3 7 】

奇数番目データ線 D_{2j-1} は副画素 PXb のスイッチング素子 Qb に接続されており、偶数番目データ線 D_{2j} は副画素 PXa のスイッチング素子 Qa に接続されている。この時、データ線 D_{2j-1} とデータ線 D_{2j} の接続を回避するために、データ線 D_{2j-1} とスイッチング素子 Qb との間には接続線（図示せず）が接続されている。

【 0 1 3 8 】

次に、このような液晶表示装置の構造について、図 10 乃至図 13 を参照して詳細に説明する。

50

【 0 1 3 9 】

図 1 0 は本発明の他の実施形態による液晶表示装置用薄膜トランジスタ表示板の配置図であり、図 1 1 は本発明の他の実施形態による液晶表示装置用共通電極表示板の配置図である。図 1 2 は図 1 0 の薄膜トランジスタ表示板と図 1 1 の共通電極表示板とで構成された液晶表示装置の配置図であり、図 1 3 は図 1 2 に示した液晶表示装置の X I I I - X I I I ' 線による断面図である。

【 0 1 4 0 】

図 1 0 乃至図 1 3 に示したように、本実施形態による液晶表示装置の層状構造は図 4 乃至図 7 B に示した液晶表示装置の層状構造とほとんど同一であるため、同一の部分については説明を省略し、差が出る部分についてのみ説明する。

10

【 0 1 4 1 】

薄膜トランジスタ表示板 1 0 0 には、基板 1 1 0 上に複数のゲート電極 1 2 4 を含む複数のゲート線 1 2 1、複数の維持電極 1 3 3 a、1 3 3 b を含む複数の維持電極線 1 3 1、及び複数の接続橋 1 2 7 が形成されている。接続橋 1 2 7 はゲート線 1 2 1 及び維持電極線 1 3 1 と同一物質からなる。

【 0 1 4 2 】

ゲート線 1 2 1、維持電極線 1 3 1、及び接続橋 1 2 7 上に、ゲート絶縁膜 1 4 0、半導体 1 5 1 a、1 5 1 b、及び抵抗性接触部材 1 6 1 a、1 6 1 b、1 6 3 b、1 6 5 a、1 6 5 b が順次に形成されている。

【 0 1 4 3 】

抵抗性接触部材 1 6 1 a、1 6 1 b、1 6 3 b、1 6 5 a、1 6 5 b 上には、複数のデータ線 1 7 1 a、1 7 1 b と、これから分離されている複数のソース電極 1 7 3 b 及び複数のドレイン電極 1 7 5 a、1 7 5 b が形成されている。

20

【 0 1 4 4 】

データ線 1 7 1 b は縦方向に延在しており、互いに分離されている複数の第 1 及び第 2 部分 1 7 1 p、1 7 1 q を有する。データ線 1 7 1 b の第 1 及び第 2 部分 1 7 1 p、1 7 1 q はその縦断の一部が接続橋 1 2 7 の一端と重畳しており、電氣的に互いに接続されている。また、ソース電極 1 7 3 b の一部も接続橋 1 2 7 の他端と重畳しており、データ線 1 7 1 b と電氣的に接続されている。

【 0 1 4 5 】

データ線 1 7 1 a、1 7 1 b、ソース電極 1 7 3 b、ドレイン電極 1 7 5 a、1 7 5 b 及び露出された半導体 1 5 1 a、1 5 1 b 部分の上には保護膜 1 8 0 が形成されている。

30

【 0 1 4 6 】

保護膜 1 8 0 には複数の接触孔 1 8 2 a、1 8 2 b、1 8 5 a、1 8 5 b が形成されており、ゲート絶縁膜 1 4 0 と共に複数の接触孔 1 8 1、1 8 7 a、1 8 7 b が形成されている。

【 0 1 4 7 】

保護膜 1 8 0 上には、複数の副画素電極 1 9 0 a、1 9 0 b、遮蔽電極 8 8、複数の接触補助部材 8 1、8 2 a、8 2 b、及び複数の接続部材 8 7 a、8 7 b が形成されている。

【 0 1 4 8 】

接続部材 8 7 a、8 7 b は、副画素電極 1 9 0 a、1 9 0 b、遮蔽電極 8 8、及び接触補助部材 8 1、8 2 a、8 2 b と同一物質からなり、接触孔 1 8 7 a、1 8 7 b を通じてデータ線 1 7 1 b、接続橋 1 2 9、及びソース電極 1 7 3 b を接続する。

40

【 0 1 4 9 】

一方、遮蔽電極 8 8 は接続部材 8 7 a と接触されないようにデータ線 1 7 1 b 上に凹部を有し、副画素電極 1 9 0 b は接続部材 8 7 b と接触されないように開口部 1 9 7 を有している。

【 0 1 5 0 】

共通電極表示板 2 0 0 には、基板 2 1 0 上に遮光部材 2 2 0 及び複数のカラーフィルタ 2 3 0 が形成されており、その上に蓋膜 2 5 0 が形成されており、蓋膜 2 5 0 上に共通電極

50

270が形成されている。遮光部材220は薄膜トランジスタQbを覆う島型遮光部材221を有している。

【0151】

表示板100、200の内側面には配向膜11、21が形成されており、外側面には偏光板12、22が形成されている。

【0152】

次に、このような液晶表示装置の画素電極の極性及び反転形態について、図14を参照して詳細に説明する。

【0153】

図14は本発明の他の実施形態による液晶表示装置の画素電極の極性状態を示した図面である。

10

【0154】

図14に示したように、一つの画素PXを構成する一对の副画素PXa、PXbに接続されている二つのデータ線(例えば、 D_j と D_{j+1})に流れるデータ電圧の極性は同一である。そして、この二つのデータ線は互いに隣接した二つの画素PXの間に配置されている。したがって、一つの画素電極190を構成する二つの副画素電極190a、190bの極性は同一であるため、副画素電極PXa、PXbの間の間隙93から光漏れが発生しない。また、隣接したデータ線の極性が同一であるので、データ線の負荷が減少してデータ電圧の充電遅延を防止することができ、データ駆動部500の駆動マージンが増加する。一方、図14では画素電極190の極性が画素毎に反転する点反転で示されているが、2つの画素毎に極性が反転する1+2反転形態としてもよい。

20

【0155】

次に、本発明のさらに他の実施形態による液晶表示装置について、図15を参照して詳細に説明する。

【0156】

図15は本発明の他の実施形態による液晶表示装置のブロック図である。

【0157】

図15に示したように、本実施形態による液晶表示装置は、液晶表示板組立体300及びこれに接続されたゲート駆動部400とデータ駆動部500、データ駆動部500に接続された階調電圧生成部800、並びにこれらを制御する信号制御部600を含む。本実施形態による液晶表示装置は図1に示した液晶表示装置とほとんど同一であるため、同一の部分については説明を省略し、差が出る部分についてのみ説明する。

30

【0158】

液晶表示板組立体300は、複数の表示信号線 $G_1 \sim G_n$ 、 $D_1 \sim D_{2m}$ とこれに接続されている複数の画素PXと有する。表示信号線 $G_1 \sim G_n$ 、 $D_1 \sim D_{2m}$ は、複数のゲート線 $G_1 \sim G_n$ と複数のデータ線 $D_1 \sim D_{2m}$ を有する。各画素PX是一对の副画素PXa、PXbを含み、これら副画素PXa、PXbに接続される二つのデータ線 $D_1 \sim D_{2m}$ は各々副画素PXa、PXbの一側に配置されている。図15には二つのデータ線 $D_1 \sim D_{2m}$ が各々副画素PXa、PXbの左側に配置されていることと示したが、右側に配置させることもできる。

40

【0159】

一つの画素PXの横と縦との比は実質的に1:3であり、副画素PXa、PXbの大きさが同一の場合、各副画素PXa、PXbの横と縦との比は実質的に1:6である。側面視認性を高くするために、必要に応じて副画素PXa、PXbの横方向の長さを互いに異ならせることができる。

【0160】

次に、このような液晶表示装置の構造について、図16乃至図19を参照して詳細に説明する。

【0161】

図16は本発明の他の実施形態による液晶表示装置用薄膜トランジスタ表示板の配置図で

50

あり、図 17 は本発明の他の実施形態による液晶表示装置用共通電極表示板の配置図である。図 18 は図 16 の薄膜トランジスタ表示板と図 17 の共通電極表示板とで構成された液晶表示装置の配置図であり、図 19 は図 18 に示した液晶表示装置の X I X - X I X ' 線による断面図である。

【0162】

本実施形態の液晶表示装置の一つの画素 P X は、実質的にほとんど同一の構造を有する二つの副画素 P X a、P X b を有する。したがって、以下には一つの副画素 P X a の構造についてのみ説明し、他の一つの副画素 P X b の構造については説明を省略する。

【0163】

本発明の他の実施形態による液晶表示装置は、薄膜トランジスタ表示板 100 とこれと対向する共通電極表示板 200、及び二つの表示板 100、200 の間に入っている液晶層 3 からなる。

【0164】

まず、図 16、図 18 及び図 19 を参照して、薄膜トランジスタ表示板 100 について詳細に説明する。

【0165】

透明なガラスなどからなる絶縁基板 110 上に複数のゲート線 121 と複数の維持電極線 131 が形成されている。

【0166】

ゲート線 121 は、主に横方向に延在していて互いに分離されており、ゲート信号を伝達する。各ゲート線 121 は、複数のゲート電極 124 a を構成する複数の突出部と、他の層または外部装置との接続のための面積が広い端部 129 を有する。

【0167】

維持電極線 131 は主に横方向に延在しており、維持電極 133 a を構成する複数の突出部を有する。維持電極 133 a は長方形であり、維持電極線 131 に対して対称である。維持電極線 131 には液晶表示装置の共通電極表示板 200 の共通電極 270 に印加される共通電圧などの所定の電圧が印加される。

【0168】

ゲート線 121 と維持電極線 131 は、アルミニウムとアルミニウム合金などアルミニウム系金属、銀と銀合金など銀系金属、銅と銅合金など銅系金属、モリブデンとモリブデン合金などモリブデン系金属、クロム、チタニウム、タンタルなどからなってもよい。しかし、ゲート線 121 と維持電極線 131 は、物理的性質が異なる 2 つの導電膜（図示せず）を含む多重膜構造を有してもよい。このうちの一つの導電膜は、ゲート線 121 と維持電極線 131 の信号遅延や電圧降下を減少させるように、低い比抵抗の金属、例えば、アルミニウム系金属、銀系金属、銅系金属などからなる。これとは異なって、他の導電膜は、他の物質、特に I T O 及び I Z O との接触特性に優れた物質、例えばモリブデン系金属、クロム、チタニウム、タンタルなどからなる。このような組み合わせの良い例としては、クロム下部膜とアルミニウム上部膜、及びアルミニウム下部膜とモリブデン上部膜がある。また、ゲート線 121 と維持電極線 131 は多様な金属と導電体からなってもよい。

【0169】

また、ゲート線 121 及び維持電極線 131 の側面は基板 110 の表面に対して傾いており、その傾斜角は約 30 ~ 80° であることが好ましい。

【0170】

ゲート線 121 及び維持電極線 131 上には、窒化ケイ素 (S i N x) などからなるゲート絶縁膜 140 が形成されている。

【0171】

ゲート絶縁膜 140 上部には水素化非晶質シリコンなどからなる複数の島型半導体 154 a が形成されている。島型半導体 154 a は主にゲート電極 124 a の上部に位置する。

【0172】

半導体 154 a の上部には、シリサイドまたはリンなどの n 型不純物が高濃度にドーピン

10

20

30

40

50

グされている $n +$ 水素化非晶質シリコンなどの物質で作られた複数の島型抵抗性接触部材 163a、165a が形成されている。二つの島型抵抗性接触部材 163a、165a は対をなして半導体 154a 上に配置されており、ゲート電極 124a を中心に互いに対向する。

【0173】

島型の半導体 154a と抵抗性接触部材 163a、165a の側面もまた、基板 110 の表面に対して傾いており、その傾斜角は $30 \sim 80^\circ$ であることが好ましい。

【0174】

抵抗接触部材 163a、165a 及びゲート絶縁膜 140 上には、複数のデータ線 171a とこれから分離されている複数のドレイン電極 175a とが形成されている。

10

【0175】

データ線 171a は、主に縦方向に延在してゲート線 121 及び維持電極線 131 と交差し、データ電圧を伝達する。データ線 171a は、ドレイン電極 175a に向かって延在した複数のソース電極 173a と、他の層または外部装置との接続のために幅が拡張されている端部 179a を有する。

【0176】

ドレイン電極 175a は主に縦方向に延在しており、維持電極 133a と重畳する拡張部 177a を有する。ドレイン電極 175a の拡張部 177a の辺は維持電極 133a の辺と実質的に平行する。一つのゲート電極 124a、一つのソース電極 173a、及び一つのドレイン電極 175a は、半導体 154a と共に各々一つの薄膜トランジスタ (TFT) Qa を構成し、薄膜トランジスタ Qa のチャンネルは、ソース電極 173a とドレイン電極 175a との間の半導体 154a に形成される。

20

【0177】

データ線 171a 及びドレイン電極 175a は、クロム、モリブデン系金属、タンタル及びチタニウムなど耐火性金属からなることが好ましく、耐火性金属などの下部膜 (図示せず) とその上に位置した低抵抗物質の上部膜 (図示せず) とからなる多層膜構造を有してもよい。多層膜構造の例としては、前述したクロム下部膜とアルミニウム上部膜、またはアルミニウム下部膜とモリブデン上部膜の二重膜以外にも、モリブデン膜 - アルミニウム膜 - モリブデン膜の三重膜がある。

【0178】

データ線 171a 及びドレイン電極 175a もゲート線 121 及び維持電極線 131 と同様に、その側面が約 $30 \sim 80^\circ$ の角度で各々傾いている。

30

【0179】

抵抗性接触部材 163a、165a は、その下部の半導体 154a と、その上部のデータ線 171a 及びドレイン電極 175a の間にだけ存在し、接触抵抗を低くする役割を果たす。島型半導体 154a は、ソース電極 173a とドレイン電極 175a の間をはじめとして、データ線 171a 及びドレイン電極 175a に覆われずに露出された部分を有している。

【0180】

データ線 171a 及びドレイン電極 175a と露出された半導体 154a 部分の上には、保護膜 180 が形成されている。保護膜 180 は、窒化ケイ素または酸化ケイ素からなる無機物、平坦化特性に優れていて感光性を有する有機物、またはプラズマ化学気相蒸着 (PECVD) によって形成される $a - Si : C : O$ 、 $a - Si : O : F$ などの低誘電率絶縁物質などからなる。しかし、保護膜 180 は有機膜の優れた特性を生かしながらも露出された半導体 154a 部分を保護するために、下部無機膜と上部有機膜の二重膜構造を有してもよい。

40

【0181】

保護膜 180 には、ドレイン電極 175a の拡張部 177a とデータ線 171a の端部 179a を各々露出する複数の接触孔 185a、182a が形成されており、ゲート絶縁膜 140 と共にゲート線 121 の端部 129 を露出する複数の接触孔 181 が形成されてい

50

る。

【0182】

保護膜180上には、複数の副画素電極190a、複数の遮蔽電極88、及び複数の接触補助部材81、82aが形成されている。副画素電極190a、遮蔽電極88、及び接触補助部材81、82aは、ITOまたはIZOなどの透明導電体またはアルミニウムなどの反射性導電体からなる。

【0183】

副画素電極190aは、接触孔185aを通じてドレイン電極175aと物理的・電氣的に接続され、ドレイン電極175aからデータ電圧の印加を受ける。

【0184】

データ電圧が印加された副画素電極190aは共通電極270と共に電場を生成することによって、二つの電極190a、270の間の液晶層3の液晶分子の配列を決定する。

【0185】

副画素電極190aと共通電極270は液晶キャパシタを構成して、薄膜トランジスタQaがターンオフされた後にも印加された電圧を維持し、電圧維持能力を強化するために液晶キャパシタと並列に接続されたストレージキャパシタを設ける。ストレージキャパシタは副画素電極190aと維持電極線131の重畳などで作られ、ストレージキャパシタの静電容量、つまり、維持容量を増やすために、維持電極線131に維持電極133aを設け、副画素電極190aに接続されたドレイン電極175aの拡張部177aを重畳させることによって、端子間の距離を短くし、重畳面積を大きくする。

【0186】

副画素電極190aはほとんど長方形であるが、右側角で面取りされており、面取りされた斜辺はゲート線121に対して約45度の角度を構成する。

【0187】

副画素電極190aは、複数の中央切開部91a、92a、上部切開部93a、94a、95a、及び下部切開部96a、97a、98aを有し、副画素電極190aはこれら切開部91a~98aによって複数の小領域に分割される。上部及び下部切開部93a~95a、96a~98aは、副画素電極190aの上半部と下半部に各々位置しており、中央切開部91、92は上部切開部93a~95aと下部切開部96a~98aの間に位置する。切開部91a~98aは、副画素電極190aの上半部と下半部を分ける副画素電極190aの中央横線に対してほとんど反転対称をなす。

【0188】

上部及び下部切開部93a~95a、96a~98aはゲート線121に対して約45°をなす。上部切開部93a~95aと下部切開部96a~98aとは直角をなし、上部切開部93a~95aは互いにほとんど並んでおり、下部切開部96a~98aも互いにほとんど並んでいる。

【0189】

切開部95a、98aは副画素電極190aの右側縦辺の付近から横辺の付近に延在している。切開部94a、97aは画素電極190の右側辺の付近から副画素電極190aの面取りされていない左側角の付近に延在している。切開部93a、96aは副画素電極190の上下半部の右側角の付近から副画素電極190aの左側縦辺の付近に延在している。

【0190】

中央切開部92aは、副画素電極190aの中央横線の付近に沿って延在している横部と、横部から副画素電極190aの左側辺に延在して、各々上部切開部93a~95a及び下部切開部96a~98aと平行する一対の斜線部とを含む。中央切開部91aもまた、副画素電極190aの中央横線に沿って延在しており、副画素電極190aの左側辺にある入口を有している。入口は、上部切開部93a~95a及び下部切開部96a~98aと各々平行する一対の斜辺を有している。

【0191】

したがって、副画素電極 190 a の上半部は中央切開部 91 a、92 a 及び上部切開部 93 a ~ 95 a によって 5 個の小領域に分割され、下半分部分もまた中央切開部 91 a、92 a 及び下部切開部 96 a - 98 a によって 5 個の小領域に分割される。しかし、領域の数または切開部の数は、画素の大きさ、副画素電極 190 a の横辺と縦辺との長さの比、液晶層 3 の種類や特性など設計要素によって変えることができる。

【0192】

副画素電極 190 a は、隣接するゲート線 121 と重畳されて開口率を高めている。

【0193】

遮蔽電極 88 は、データ線 171 a 及びゲート線 121 に沿って延在しており、データ線 171 a 上部に位置する部分はデータ線 171 a を完全に覆い、ゲート線 121 上部に位置する部分はゲート線 121 の幅より小さい幅を有して、ゲート線 121 の境界線内に位置する。また、その幅を調節してデータ線 171 a より小さくしてもよく、ゲート線 121 の境界線の外に位置する境界線を有してもよい。遮蔽電極 88 には共通電圧が印加され、このために保護膜 180 及びゲート絶縁膜 140 の接触孔（図示せず）を通じて維持電極線 131 に接続されるか、または共通電圧を薄膜トランジスタ表示板 100 から共通電極表示板 200 に伝達する短絡点（図示せず）に接続されてもよい。この時、開口率の減少が最小になるように、遮蔽電極 88 と画素電極 190 の間の距離を最小とすることが好ましい。

【0194】

このように、共通電圧が印加される遮蔽電極 88 をデータ線 171 a 上部に配置すれば、遮蔽電極 88 が、データ線 171 a と副画素電極 190 a、190 b の間、及びデータ線 171 a と共通電極 270 の間で形成される電界を遮断して、副画素電極 190 a、190 b の電圧歪み、及びデータ線 171 a が伝達するデータ電圧の信号遅延と歪みが減少する。

【0195】

また、副画素電極 190 a、190 b と遮蔽電極 88 の短絡を防止するためにこれらの間に距離を置かなければならないので、副画素電極 190 a、190 b がデータ線 171 a からさらに遠くなってこれらの間の寄生容量が減少する。さらに、液晶層 3 の誘電率が保護膜 180 の誘電率より高いため、データ線 171 a と遮蔽電極 88 の間の寄生容量が、遮蔽電極 88 がない時のデータ線 171 a と共通電極 270 の間の寄生容量に比べて小さい。

【0196】

それだけでなく、副画素電極 190 a、190 b と遮蔽電極 88 が同一層で作られるため、これらの間の距離が一定に維持され、これによってこれらの間の寄生容量が一定である。

【0197】

接触補助部材 81、82 a は、接触孔 181、182 a を通じてゲート線 121 の端部 129 及びデータ線 171 a の端部 179 a と各々接続される。接触補助部材 81、82 a は、ゲート線 121 の露出された端部 129 及びデータ線 171 a の露出された端部 179 a と外部装置との接着性を補完し、これらを保護する役割を果たす。

【0198】

図 15 に示したゲート駆動部 400 またはデータ駆動部 500 が薄膜トランジスタ表示板 100 に集積される場合には、ゲート線 121 またはデータ線 171 a が延在してこれらと直接接続させることができ、この場合には、接触補助部材 81、82 a がゲート線 121 またはデータ線 171 a とこれら駆動部 400、500 との接続などに使用されてもよい。

【0199】

副画素電極 190 a、接触補助部材 81、82 a 及び保護膜 180 上には、液晶層 3 を配向する配向膜 11 が塗布されている。配向膜 11 は水平配向膜であってもよい。

【0200】

10

20

30

40

50

次に、図 17 乃至図 19 を参照して、共通電極表示板 200 について説明する。

【0201】

透明なガラスなどからなる絶縁基板 210 上に光漏れを防止するためのブラックマトリックスという遮光部材 220 が形成されている。遮光部材 220 は画素電極 190 と対向し、画素電極 190 とほとんど同一の形状を有する複数の開口部を有している。これとは異なって、遮光部材 220 はデータ線 171a に対応する部分と薄膜トランジスタ Qa に対応する部分とからなってもよい。また、遮光部材 220 は副画素電極 190a と薄膜トランジスタ Qa 付近からの光漏れを遮断するために多様な形状を有してもよい。

【0202】

基板 210 上にはまた複数のカラーフィルタ 230 が形成されている。カラーフィルタ 230 は遮光部材 220 で取り囲まれた領域内にほとんど位置し、画素電極 190 に沿って縦方向に長く延在してもよい。カラーフィルタ 230 は赤色、緑色及び青色などの原色のうちの一つを表示することが可能である。

【0203】

カラーフィルタ 230 及び遮光部材 220 上には、カラーフィルタ 230 が露出されることを防止し、平坦面を提供するための蓋膜 250 が形成されている。

【0204】

蓋膜 250 の上には、ITO、IZO などの透明な導電体などからなる共通電極 270 が形成されている。

【0205】

共通電極 270 は複数組の切開部 71a ~ 74a 集合を有する。

【0206】

一つの切開部 71a ~ 78a 集合は一つの副画素電極 190a と対向し、複数の中央切開部 71a、72a と上部及び下部切開部 73a ~ 75a、76a ~ 78a を有する。各切開部 71a ~ 78a は、副画素電極 190a の隣接切開部 91a ~ 98a の間、または切開部 94a、98a と副画素電極 190a の斜辺の間に配置されている。また、各切開部 71a ~ 78a は、副画素電極 190a の上部切開部 93a ~ 95a または下部切開部 96a ~ 98a と平行に延在した少なくとも一つの斜線部を有し、互いに平行な隣接切開部 91a ~ 98a、71a ~ 78a、その斜線部及び斜辺、そして副画素電極 190a の斜辺の間の距離は全て実質的に同一である。切開部 91a ~ 98a、71a ~ 78a は副画素電極 190a の中央横線に対してほぼ反転対称である。

【0207】

切開部 74a、75a、77a、78a は、各々副画素電極 190a の右側辺の付近から副画素電極 190a の上辺または下辺の付近に延在する斜線部と、斜線部の端から副画素電極 190a の辺に沿って副画素電極 190a の辺と重畳しながら延在して斜線部と鈍角をなす横部及び縦部を有する。切開部 73a、76a は、各々副画素電極 190a の右側辺の付近から副画素電極 190a の左側辺の付近に延在する斜線部と、斜線部の端から副画素電極 190a の左側及び右側辺に沿って副画素電極 190a の左側及び右側辺と重畳しながら延在して斜線部と鈍角をなす一対の縦部を有する。切開部 71a、72a は、各々副画素電極 190a の中央横線に沿って延在した横部、横部から副画素電極 190a の左側辺に延在した一対の斜線部、及び斜線部の端から副画素電極 190a の左側辺に沿って副画素電極 190a の辺と重畳しながら延在して斜線部と鈍角をなす一対の縦部を有する。

【0208】

切開部 72a、73a、74a、76a、77a の斜線部には三角形の切欠が形成されている。このような切欠は、四角形、台形または半円型の形状を有することができ、凸状または凹状になってもよい。このような切欠は切開部 72a、73a、74a、76a、77a に対応する領域境界に位置する液晶分子 3 の配列方向を決定する。

【0209】

切開部 71a ~ 78a の数は設計要素によって変えることができ、遮光部材 220 が切開

10

20

30

40

50

部 7 1 a ~ 7 8 a と重畳して切開部 7 1 a ~ 7 8 a 付近の光漏れを遮断することが可能である。

【 0 2 1 0 】

共通電極 2 7 0 と遮蔽電極 8 8 に同一の共通電圧が印加されるので、両者には電界がほとんどない。したがって、共通電極 2 7 0 と遮蔽電極 8 8 の間に位置した液晶分子は初期の垂直配向状態をそのまま維持するので、この部分に入射した光は透過されずに遮断される。

【 0 2 1 1 】

少なくとも一つの切開部 9 1 a ~ 9 8 a、7 1 a ~ 7 8 a は、突起や陥没部で代替することができ、切開部 9 1 a ~ 9 8 a、7 1 a ~ 7 8 a の形状及び配置は変更することが可能である。

10

【 0 2 1 2 】

共通電極 2 7 0 及び蓋膜 2 5 0 上には液晶層 3 を配向する配向膜 2 1 が塗布されている。配向膜 2 1 は水平配向膜であってもよい。

【 0 2 1 3 】

表示板 1 0 0、2 0 0 の外側面には偏光板 1 2、2 2 が備えられており、二つの偏光板 1 2、2 2 の透過軸は直交し、このうちの一つの透過軸（または吸収軸）は横方向と並んでいる。反射型液晶表示装置の場合には二つの偏光板 1 2、2 2 のうちの 하나가省略できる。

【 0 2 1 4 】

20

液晶層 3 は負の誘電率異方性を有し、液晶層 3 の液晶分子 3 1 0 は電界がない状態でその長軸が二つの表示板の表面に対して垂直をなすように配向されている。

【 0 2 1 5 】

共通電極 2 7 0 に共通電圧を印加し、副画素電極 1 9 0 a にデータ電圧を印加すれば、表示板 1 0 0、2 0 0 の表面にほとんど垂直な電界が生成される。電極 1 9 0 a、2 7 0 の切開部 9 1 a ~ 9 8 a、7 1 a ~ 7 8 a は、このような電界を歪曲して切開部 9 1 a ~ 9 8 a、7 1 a ~ 7 8 a の辺に対して垂直な水平成分を作り出す。

【 0 2 1 6 】

これによって、電界は表示板 1 0 0、2 0 0 の表面に垂直な方向に対して傾いた方向を示す。液晶分子は電界に応答してその長軸が電界の方向に垂直をなすように方向を変えようとし、この時、切開部 9 1 a ~ 9 8 a、7 1 a ~ 7 8 a 及び副画素電極 1 9 0 a の辺付近の電界は、液晶分子の長軸方向と並んでおらずに一定の角度をなすので、液晶分子の長軸方向と電界がなす平面上で移動距離が短い方向に液晶分子が回転する。したがって、一つの切開部集合 9 1 a ~ 9 8 a、7 1 a ~ 7 8 a と副画素電極 1 9 0 a の辺は、副画素電極 1 9 0 a 上に位置した液晶層 3 部分を液晶分子が傾く方向が異なる複数のドメインに分け、そのために基準視野角が拡大される。

30

【 0 2 1 7 】

このような本実施形態による液晶表示装置では、一つの画素 P X を構成する一対の副画素 P X a、P X b の間にデータ線 1 7 1 b が通るように配置することによって、副画素 P X a、P X b の間の光漏れを防止することができ、二つのデータ線 1 7 1 a、1 7 1 b が分離されているので、データ電圧の信号遅延や歪みも減少する。

40

【 0 2 1 8 】

一対の副画素電極 1 9 0 a、1 9 0 b には一つの入力映像信号に対して予め設定されている互いに異なるデータ電圧が印加されるが、その大きさは副画素電極 1 9 0 a、1 9 0 b の大きさ及び形状によって設定でき、また、その極性は必要に応じて設定できる。副画素電極 1 9 0 a、1 9 0 b の面積は互いに異ってもよい。

【 0 2 1 9 】

一方、一つの画素を二つの副画素に分割して二つのゲート線及び一つのデータ線に接続させる方式の場合、ゲート信号及びデータ信号を入力映像信号の周波数（例えば、6 0 H z）対比 2 倍の周波数（1 2 0 H z）で駆動しなければならない。したがって、一つの画素

50

行の薄膜トランジスタを駆動できる時間が半分に減って駆動マージンが減少し、充電率が減少し得る。しかし、本発明の実施形態による構造によれば、ゲート信号及びデータ信号を入力映像信号の周波数と同一の周波数 60 Hz で駆動できるので、駆動マージン及び充電率が減少することを防止することが可能である。

【0220】

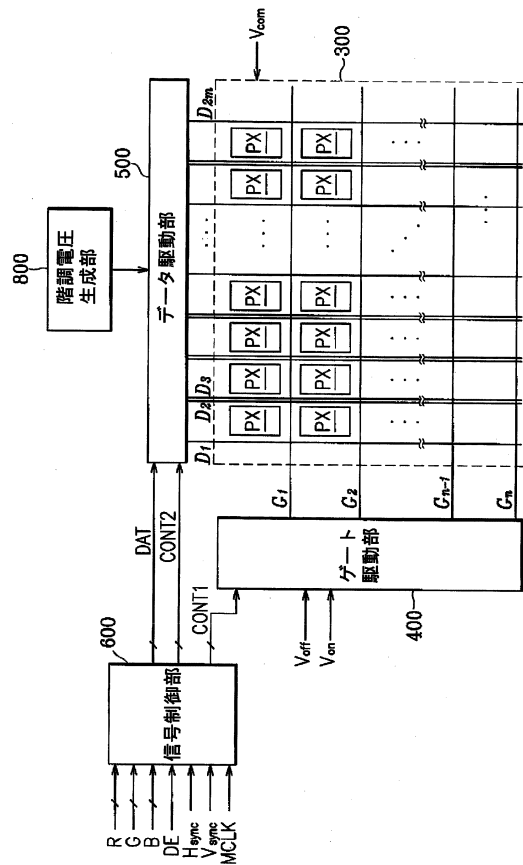
以上、本発明の好ましい実施形態について詳細に説明したが、本発明の権利範囲はこれに限定されるわけではなく、添付した請求範囲で定義している本発明の基本概念を利用した当業者の種々の変形及び改良形態もまた本発明の権利範囲に属するものである。

【符号の説明】

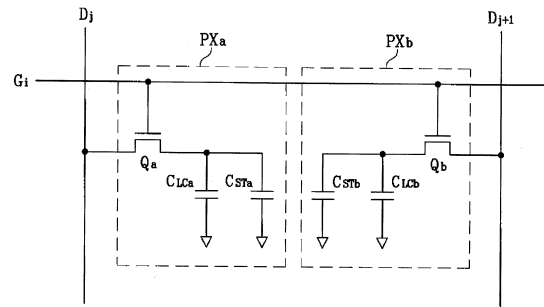
【0221】

3	液晶層	10
12、22	偏光板	
11、21	配向膜	
88	遮蔽電極	
81、82a	接触補助部材	
91a～98a、71a～78a	切開部	
100、200	表示板	
110	絶縁基板	
121	ゲート線	
127	接続橋	20
131	維持電極線	
133a、133b	維持電極	
151a、151b	半導体	
161a、161b、165a、165b	抵抗性接触部材	
171a、171b	データ線	
173a	ソース電極	
175a	ドレイン電極	
180	保護膜	
181、182a、182b、185a、185b、187a、187b	接触孔	
190a、190b	副画素電極	30
220	遮光部材	
230	カラーフィルタ	
250	蓋膜	
270	共通電極	
300	液晶表示板組立体	
400、500	駆動部	
600	信号制御部	
800	階調電圧生成部	
PXa、PXb	副画素	
G ₁ ～G _n 、D ₁ ～D _{2m}	表示信号線	40
Qa、Qb	スイッチング素子	
C _{Lc a} 、C _{Lc b}	液晶キャパシタ	
C _{ST a} 、C _{ST b}	ストレージキャパシタ	

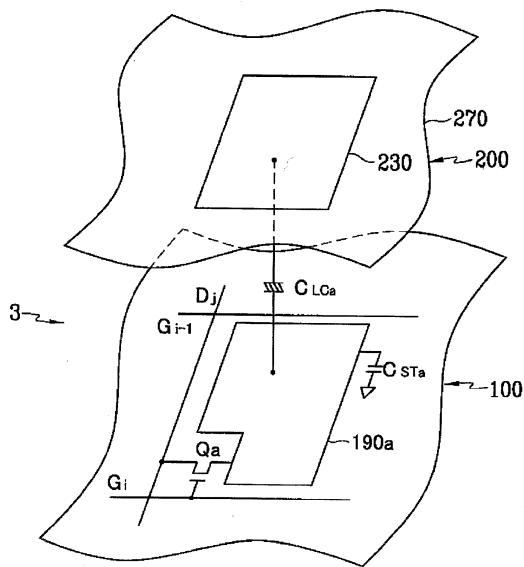
【図 1】



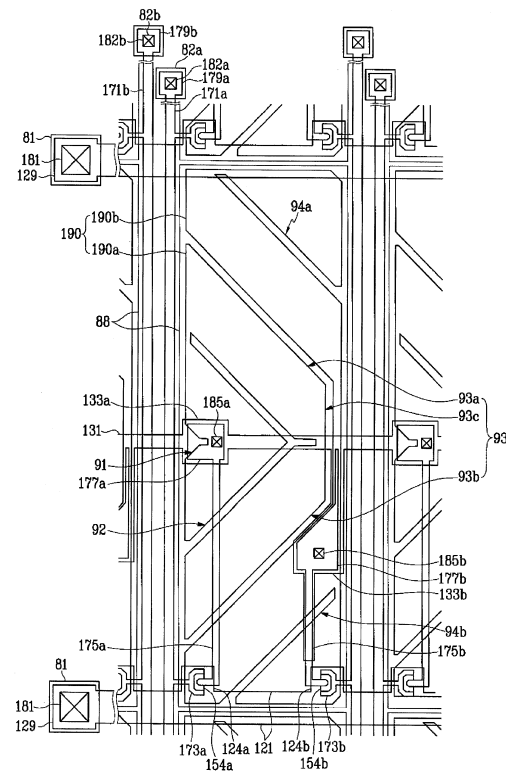
【図 2】



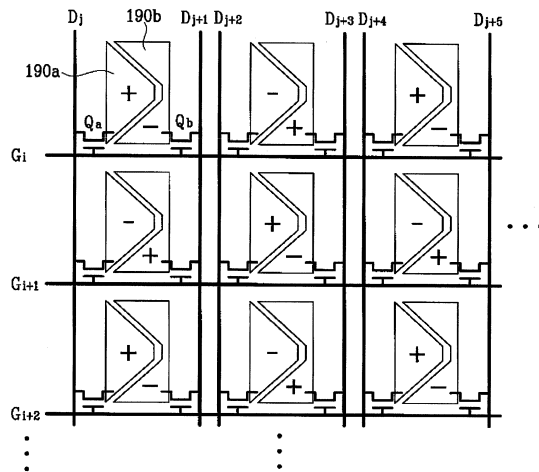
【図 3】



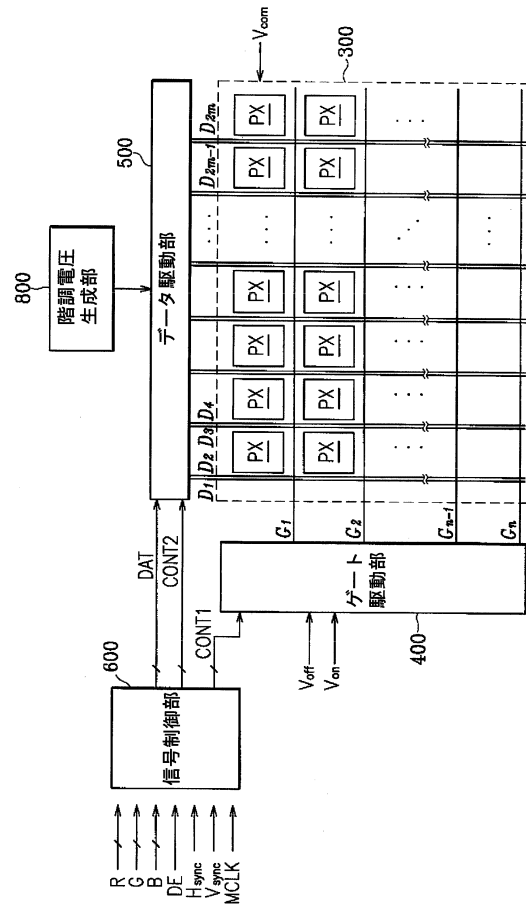
【図 4】



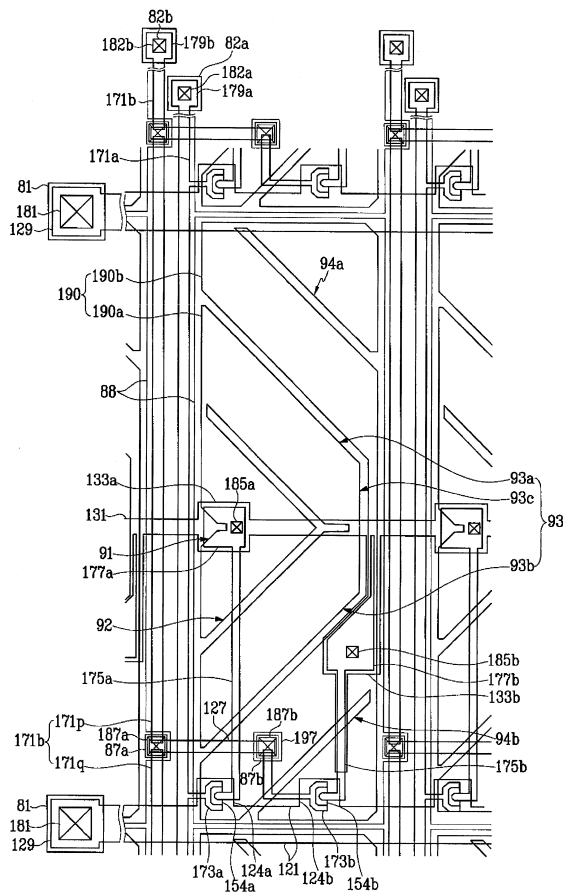
【図 8 B】



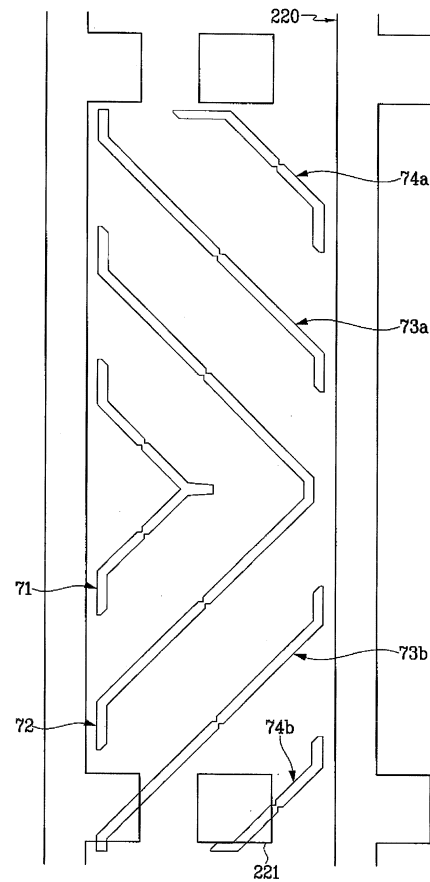
【図 9】



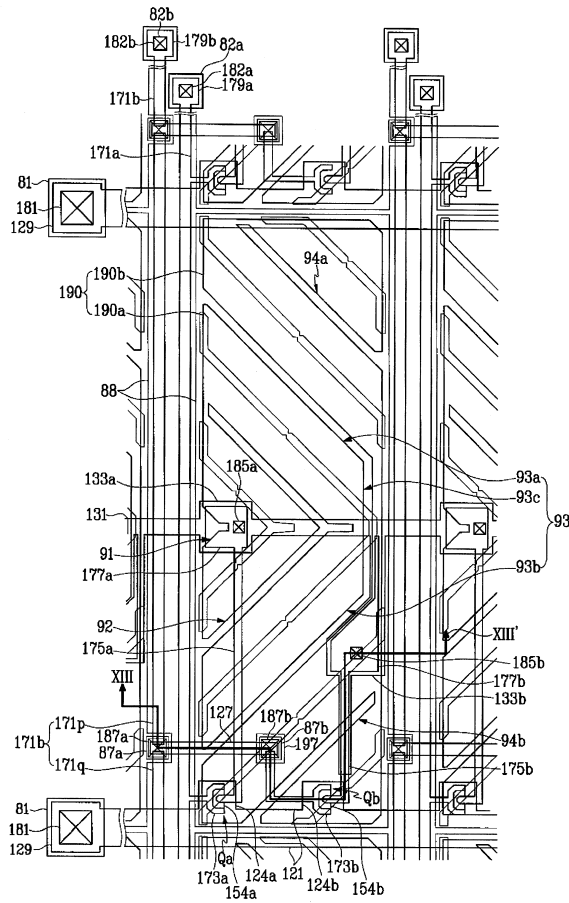
【図 10】



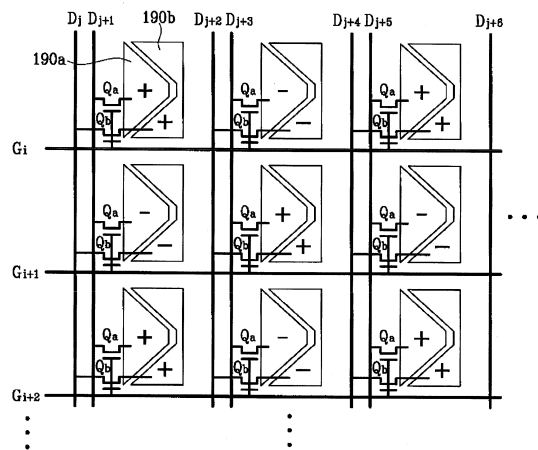
【図 11】



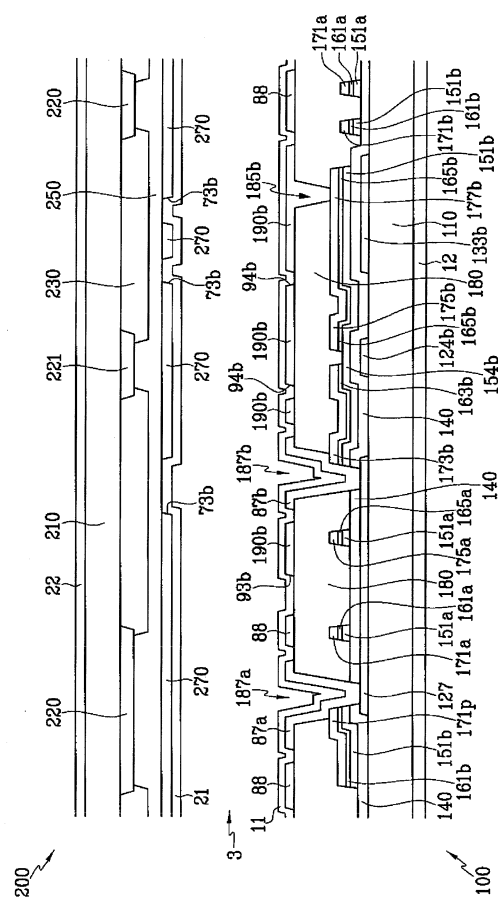
【図 12】



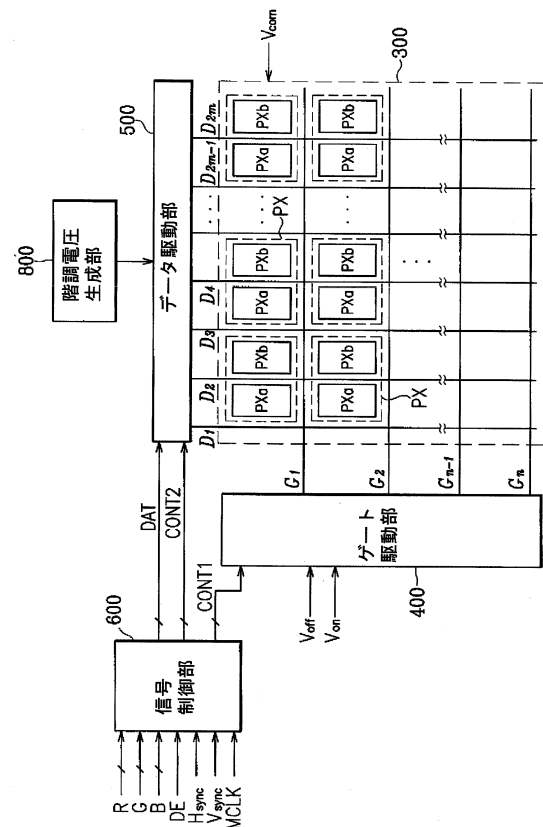
【図 14】



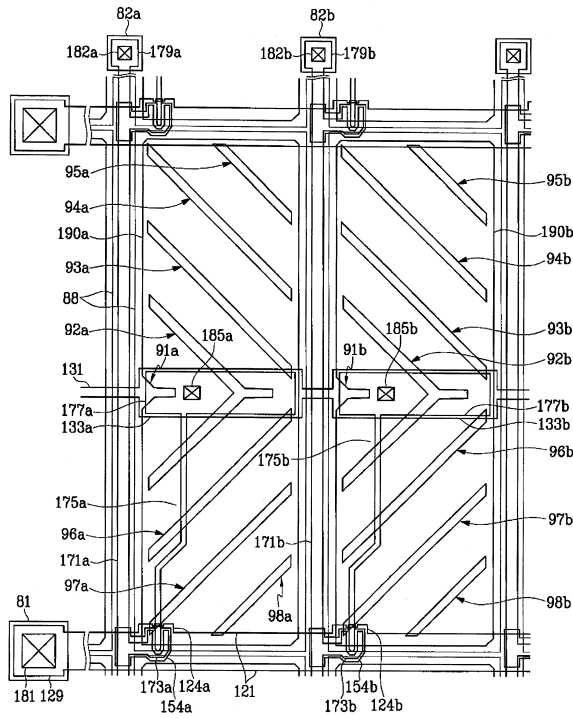
【図 13】



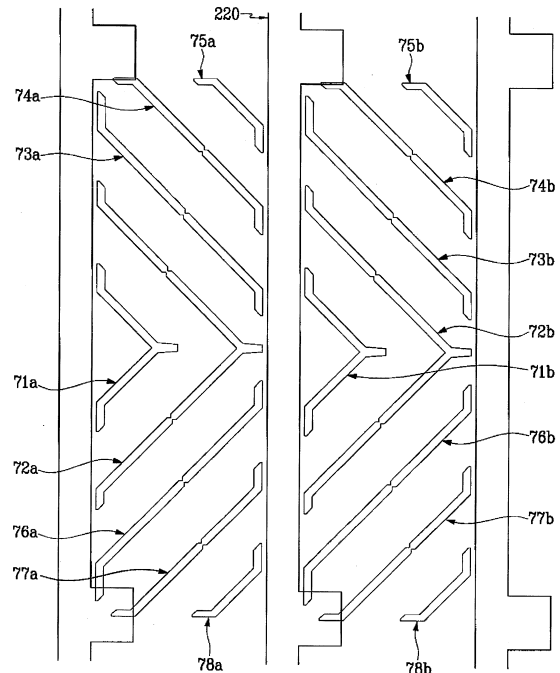
【図 15】



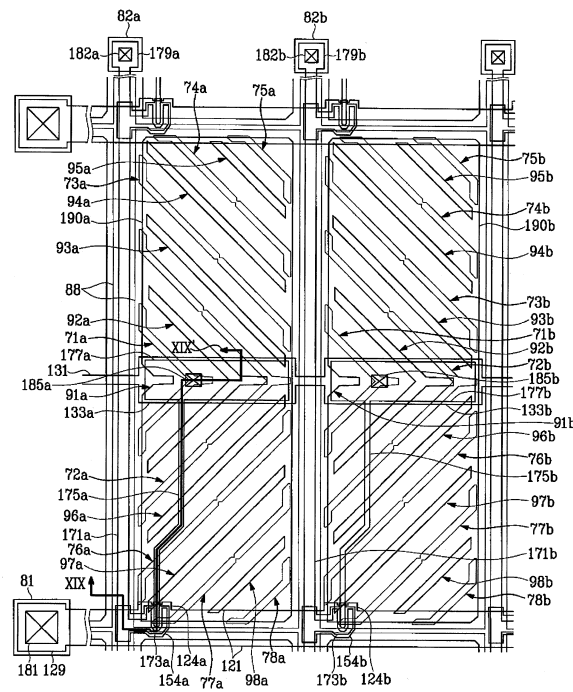
【図 16】



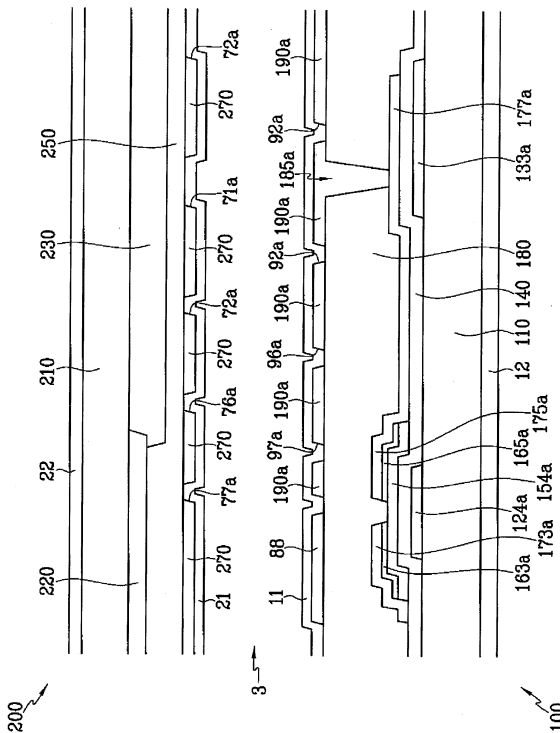
【図 17】



【図 18】



【図 19】



フロントページの続き

(51)Int.Cl. F I

H 0 1 L 29/786 (2006.01)

(72)発明者 孫 宇 成

大韓民国ソウル市江南区大峙洞 チョンシルアパート16棟1105号

(72)発明者 李 喜 錫

大韓民国忠清南道天安市斗井洞1500番地 スターパレス526号

審査官 右田 昌士

(56)参考文献 特開2005-004212(JP,A)
 特開2004-062146(JP,A)
 特開2004-170919(JP,A)
 特開平04-102830(JP,A)
 特開平09-281465(JP,A)
 特開2003-295160(JP,A)
 特開2000-235371(JP,A)
 特開2003-186017(JP,A)
 特開2004-354940(JP,A)
 特開2002-023132(JP,A)
 特開2005-099733(JP,A)
 特開2004-078157(JP,A)
 特開2000-338918(JP,A)
 特開平05-341734(JP,A)
 特開平10-142629(JP,A)
 特開2004-013153(JP,A)
 特開2000-338463(JP,A)
 特開2005-316211(JP,A)
 米国特許出願公開第2003/0107687(US,A1)
 米国特許第06922183(US,B1)
 特開昭62-027181(JP,A)
 特開2006-047957(JP,A)
 特開2005-148534(JP,A)
 米国特許第06067063(US,A)

(58)調査した分野(Int.Cl., DB名)

G 0 2 F 1 / 1 3 6 8
 G 0 2 F 1 / 1 3 3
 G 0 2 F 1 / 1 3 3 7
 G 0 2 F 1 / 1 3 4 3
 G 0 9 G 3 / 2 0
 G 0 9 G 3 / 3 6
 H 0 1 L 2 9 / 7 8 6
 H 0 1 L 2 1 / 3 3 6

专利名称(译)	液晶表示装置		
公开(公告)号	JP5739362B2	公开(公告)日	2015-06-24
申请号	JP2012033306	申请日	2012-02-17
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子株式会社		
当前申请(专利权)人(译)	三星显示器的股票会社		
[标]发明人	劉永勳 孫宇成 李喜錫		
发明人	劉永勳 孫宇成 李喜錫		
IPC分类号	G02F1/1368 G02F1/1343 G02F1/1337 G02F1/133 H01L21/336 H01L29/786		
CPC分类号	G02F1/13624 G02F2001/134345 G09G3/3607 G09G3/3614 G09G3/3688 G09G2300/0447 E02B3/129 G02F1/134309 G02F1/13439 G02F1/136286 G02F1/1368		
FI分类号	G02F1/1368 G02F1/1343 G02F1/1337.505 G02F1/133.550 H01L29/78.611		
F-TERM分类号	2H092/JA26 2H092/JA46 2H092/JB46 2H092/JB69 2H092/NA01 2H092/PA06 2H092/QA09 2H192/AA24 2H192/BA25 2H192/BC24 2H192/BC31 2H192/CB05 2H192/CC64 2H192/CC72 2H192/DA12 2H192/DA43 2H192/EA22 2H192/EA43 2H192/GA02 2H192/GD61 2H193/ZA04 2H193/ZA07 2H193/ZA19 2H193/ZC04 2H193/ZC07 2H193/ZC20 2H193/ZD23 2H193/ZD24 2H193/ZD27 2H193/ZF12 2H193/ZF52 2H290/AA33 2H290/BB24 2H290/BB44 2H290/BB72 2H290/BC01 2H290/CA51 5F110/BB01 5F110/CC07 5F110/DD02 5F110/EE02 5F110/EE03 5F110/EE04 5F110/EE06 5F110/EE07 5F110/EE14 5F110/EE23 5F110/FF03 5F110/GG02 5F110/GG15 5F110/HK03 5F110/HK04 5F110/HK09 5F110/HK16 5F110/HK21 5F110/HK22 5F110/HK25 5F110/HL03 5F110/HL07 5F110/HM03 5F110/NN03 5F110/NN22 5F110/NN23 5F110/NN24 5F110/NN27 5F110/NN35 5F110/NN73		
优先权	1020050007124 2005-01-26 KR		
其他公开文献	JP2012118565A		
外部链接	Espacenet		

摘要(译)

要解决的问题：通过将一个像素划分为一对子像素并向各个子像素提供不同的两条数据线以将不同的数据电压施加到子像素，以在保持宽视角的同时改善侧面可视性。解决方案：本发明涉及一种液晶显示装置。该器件具有多个像素，具有第一和第二子像素，多条栅极线连接到第一和第二子像素并传输栅极信号，多条第一数据线与栅极线交叉并连接到第一子像素发送第一数据电压，以及与栅极线交叉并连接到第二子像素以传输第二数据电压的多条第二数据线。第一和第二数据电压是从一个图像信息获得并且彼此不同的电压。

