

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2009-540375

(P2009-540375A)

(43) 公表日 平成21年11月19日(2009.11.19)

(51) Int.Cl.	F I	テーマコード (参考)
G02F 1/133 (2006.01)	G02F 1/133	2H092
G02F 1/1343 (2006.01)	G02F 1/1343	2H093
G09F 9/30 (2006.01)	G02F 1/133 505	2H189
G09G 3/36 (2006.01)	G09F 9/30 349Z	5C006
G09G 3/20 (2006.01)	G09F 9/30 330Z	5C080
審査請求 有 予備審査請求 未請求 (全 73 頁) 最終頁に続く		

(21) 出願番号 特願2009-514551 (P2009-514551)
 (86) (22) 出願日 平成19年6月8日 (2007.6.8)
 (85) 翻訳文提出日 平成21年2月6日 (2009.2.6)
 (86) 国際出願番号 PCT/US2007/070729
 (87) 国際公開番号 W02007/146783
 (87) 国際公開日 平成19年12月21日 (2007.12.21)
 (31) 優先権主張番号 60/804,361
 (32) 優先日 平成18年6月9日 (2006.6.9)
 (33) 優先権主張国 米国 (US)
 (31) 優先権主張番号 60/883,979
 (32) 優先日 平成19年1月8日 (2007.1.8)
 (33) 優先権主張国 米国 (US)
 (31) 優先権主張番号 11/760,036
 (32) 優先日 平成19年6月8日 (2007.6.8)
 (33) 優先権主張国 米国 (US)

(71) 出願人 503260918
 アップル インコーポレイテッド
 アメリカ合衆国 95014 カリフォル
 ニア州 クパチーノ インフィニット ル
 ープ 1
 (74) 代理人 100082005
 弁理士 熊倉 禎男
 (74) 代理人 100067013
 弁理士 大塚 文昭
 (74) 代理人 100086771
 弁理士 西島 孝喜
 (74) 代理人 100109070
 弁理士 須田 洋之

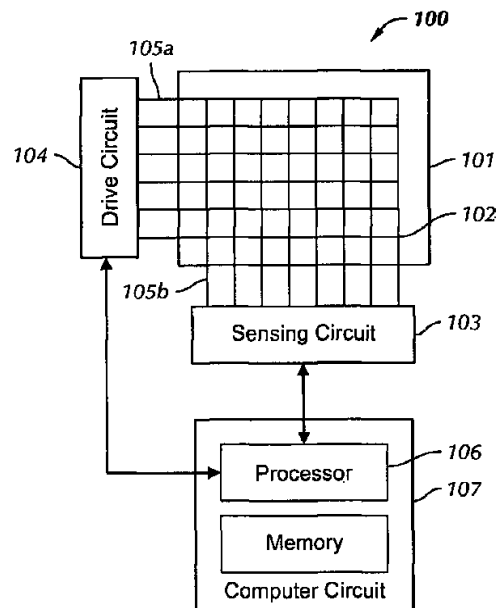
最終頁に続く

(54) 【発明の名称】 タッチ・スクリーン液晶ディスプレイ

(57) 【要約】

【解決手段】タッチ感知要素にディスプレイ回路を一体化した液晶ディスプレイ (LCD) タッチ・スクリーンが開示されている。一体化は各種形態で行うことができる。タッチ感知要素は、LCD積層構成内に、但し、外部、即ち、カラーフィルタ・プレートとアレイ・プレートの間以外に、完全に実装することができる。或いは、幾つかのタッチ感知要素をカラーフィルタ・プレートとアレイ・プレートの上に配置し、他のタッチ感知要素を両プレートの間以外に配置することもできる。更に別のやり方では、全てのタッチ感知要素をカラーフィルタ・プレートとアレイ・プレートの上に配置することもできる。後者の代替案には、従来のLCDと面内切り替え (IPS) LCDの両方が含まれる。幾つかの形態では、1つ又はそれ以上のディスプレイ構造は、タッチ感知機能も持っている。その様なディスプレイを製造し作動させるための技法、並びに、その様なディスプレイを具現化した様々な機器も開示されている。

【選択図】 図1



【特許請求の範囲】**【請求項 1】**

タッチ感知を一体化した液晶ディスプレイを備えているタッチ・スクリーンにおいて、ディスプレイ制御回路が上に形成されている第 1 基板であって、第 1 ポラライザーと第 2 ポラライザーの間に配置されている、第 1 基板と、

前記第 1 ポラライザーと前記第 2 ポラライザーの間に、前記第 1 基板に隣接して、配置されている第 2 基板と、

前記第 1 基板と前記第 2 基板の間に配置されている少なくとも 1 つのタッチ感知要素であって、全てのタッチ感知要素は、前記第 1 基板と前記第 2 基板の間に配置されている、タッチ感知要素と、を備えているタッチ・スクリーン。

10

【請求項 2】

前記第 1 基板と前記第 2 基板の間に配置されている前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に堆積された複数のタッチ駆動電極と、

複数のタッチ感知電極にセグメント化されている導電ブラック・マトリクスと、を備えている、請求項 1 に記載のタッチ・スクリーン。

【請求項 3】

前記複数のタッチ駆動電極は、ディスプレイ V_{COM} に使用することができるように構成されている、請求項 2 に記載のタッチ・スクリーン。

【請求項 4】

20

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に堆積された複数のタッチ駆動電極と、

ブラック・マトリクスの裏に配置された複数の金属タッチ感知電極と、を備えている、請求項 1 に記載のタッチ・スクリーン。

【請求項 5】

前記複数のタッチ駆動電極は、ディスプレイ V_{COM} に使用することができるように構成されている、請求項 2 に記載のタッチ・スクリーン。

【請求項 6】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

基板上に堆積されたパターン形成されていない ITO タッチ感知層と、

30

前記パターン形成されていない ITO 層の周囲周りに配置された複数のスイッチと、

前記複数のスイッチの第 1 サブセットが接続されている第 1 バスと、

前記複数のスイッチの第 2 サブセットが接続されている第 2 バスと、を備えている、請求項 1 に記載のタッチ・スクリーン。

【請求項 7】

前記パターン形成されていない ITO 層は、前記第 2 基板上に堆積されている、請求項 6 に記載のタッチ・スクリーン。

【請求項 8】

前記パターン形成されていない ITO 層は、ディスプレイ V_{COM} に使用される、請求項 7 に記載のタッチ・スクリーン。

40

【請求項 9】

前記複数のスイッチは TFT を備えている、請求項 6 に記載のタッチ・スクリーン。

【請求項 10】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

複数の行にパターン形成され基板上に堆積されている ITO タッチ感知層と、

前記複数の行の第 1 端に配置され、第 1 バスに接続されている複数のスイッチと、

前記複数の行の第 2 端に配置され、第 2 バスに接続されている複数のスイッチと、を備えている、請求項 1 に記載のタッチ・スクリーン。

【請求項 11】

前記複数の行にパターン形成されている前記 ITO タッチ感知層は、前記第 2 基板上に

50

堆積されている、請求項 10 に記載のタッチ・スクリーン。

【請求項 12】

前記複数の行にパターン形成されている前記 ITO タッチ感知層は、ディスプレイ V_{COM} に使用される、請求項 11 に記載のタッチ・スクリーン。

【請求項 13】

前記複数のスイッチは TFT を備えている、請求項 10 に記載のタッチ・スクリーン。

【請求項 14】

前記第 1 基板と前記第 2 基板の間に配置されている前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に堆積された、セグメント化 ITO 層と、

10

前記第 2 基板上に堆積され、各 ITO セグメントが、或る所与の時期に、ディスプレイ V_{COM} 、タッチ駆動、又はタッチ感知の内の 1 つとして機能するように構成できるように接続されている複数のスイッチと、を備えている、請求項 1 に記載のタッチ・スクリーン。

【請求項 15】

前記複数のスイッチは薄膜トランジスタを備えている、請求項 14 に記載のタッチ・スクリーン。

【請求項 16】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に堆積され、複数のタッチ感知電極にパターン形成されている第 1 ITO 層と、

20

前記第 2 基板上に堆積され、複数のタッチ駆動電極にパターン形成されている第 2 ITO 層と、を備えている、請求項 1 に記載のタッチ・スクリーン。

【請求項 17】

前記複数のタッチ駆動電極は、 V_{COM} にも使用される、請求項 16 に記載のタッチ・スクリーン。

【請求項 18】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に堆積され、複数のタッチ駆動電極にパターン形成されている第 1 ITO 層と、

30

前記第 2 基板上に堆積され、複数のタッチ感知電極にパターン形成されている第 2 ITO 層と、を備えている、請求項 1 に記載のタッチ・スクリーン。

【請求項 19】

前記複数のタッチ感知電極は、 V_{COM} にも使用される、請求項 18 に記載のタッチ・スクリーン。

【請求項 20】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、前記第 2 基板上に堆積され、複数のタッチ駆動電極と複数のタッチ感知電極にセグメント化されている ITO 層を備えている、請求項 1 に記載のタッチ・スクリーン。

【請求項 21】

前記タッチ駆動電極は、抵抗を小さくする金属セグメントを備えている、請求項 20 に記載のタッチ・スクリーン。

40

【請求項 22】

前記タッチ駆動電極と前記タッチ感知電極の間の電界の一部を遮断することができるように構成されている複数のガード・トレースを更に備えている、請求項 20 に記載のタッチ・スクリーン。

【請求項 23】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に堆積され、それぞれが駆動電極と感知電極を備えていて個別にアドレス指定可能な複数のタッチ・ピクセルにパターン形成されている、ITO 層と、

各駆動電極に接続されている複数の駆動ラインと、

50

各感知電極に接続されている複数の感知ラインと、を備えている、請求項 1 に記載のタッチ・スクリーン。

【請求項 2 4】

前記複数の駆動ラインの内の少なくとも 1 つ、又は前記複数の感知ラインの内の少なくとも 1 つは、導電ブラック・マスクで形成されている、請求項 2 3 に記載のタッチ・スクリーン。

【請求項 2 5】

前記複数の駆動ラインの内の少なくとも 1 つ、又は前記複数の感知ラインの内の少なくとも 1 つは、ブラック・マトリクスの上に配置された金属ラインを備えている、請求項 2 3 に記載のタッチ・スクリーン。

【請求項 2 6】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に配置され、各ディスプレイ・ピクセルに対応する少なくとも 2 つのプレートにセグメント化されている、第 1 セグメント化 ITO 層と、

前記第 2 基板上に配置され、各ディスプレイ・ピクセルに対応するアイランドにセグメント化されている、第 2 セグメント化 ITO 層と、

前記ディスプレイの V_{COM} 電極と前記少なくとも 2 つのプレートの内の一方との間に接続されているスイッチと、を備えており、

これにより、 V_{COM} は、タッチ駆動ラインとして使用することができ、前記ディスプレイのデータ・ラインは、タッチ感知ラインとして使用することができる、請求項 1 に記載のタッチ・スクリーン。

【請求項 2 7】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に配置された複数のタッチ感知電極にパターン形成されている、セグメント化 ITO 層と、

複数のタッチ駆動電極として働くように構成されているディスプレイ選択ライン回路と、を備えている、請求項 1 に記載のタッチ・スクリーン。

【請求項 2 8】

前記セグメント化 ITO 層は、ディスプレイ V_{COM} に使用することができるよう構成されている、請求項 2 7 に記載のタッチ・スクリーン。

【請求項 2 9】

前記ディスプレイ選択ライン回路は、前記第 1 基板上に配置されている、請求項 2 7 に記載のタッチ・スクリーン。

【請求項 3 0】

一体化された液晶ディスプレイ・タッチ・スクリーンを組み込んだ電子機器において、前記タッチ・スクリーンは、

ディスプレイ制御回路が上に形成されている第 1 基板であって、第 1 ポラライザーと第 2 ポラライザーの間に配置されている、第 1 基板と、

前記第 1 ポラライザーと前記第 2 ポラライザーの間に、前記第 1 基板に隣接して、配置されている第 2 基板と、

前記第 1 基板と前記第 2 基板の間に配置されている少なくとも 1 つのタッチ感知要素であって、全てのタッチ感知要素は、前記第 1 基板と前記第 2 基板の間に配置されている、タッチ感知要素と、を備えている、電子機器。

【請求項 3 1】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 3 0 に記載の電子機器。

【請求項 3 2】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 3 0 に記載の電子機器。

【請求項 3 3】

10

20

30

40

50

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
前記第 2 基板上に堆積された複数のタッチ駆動電極と、
複数のタッチ感知電極にセグメント化されている導電ブラック・マトリクスと、を備えている、請求項 30 に記載の電子機器。

【請求項 34】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 33 に記載の電子機器。

【請求項 35】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 33 に記載の電子機器。

10

【請求項 36】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
前記第 2 基板上に堆積された複数のタッチ駆動電極と、
ブラック・マトリクスの裏に配置された複数の金属タッチ感知電極と、を備えている、
請求項 30 に記載の電子機器。

【請求項 37】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 36 に記載の電子機器。

【請求項 38】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 36 に記載の電子機器。

20

【請求項 39】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
基板上に堆積されたパターン形成されていない ITO タッチ感知層と、
前記パターン形成されていない ITO 層の周囲周りに配置された複数のスイッチと、
前記複数のスイッチの第 1 サブセットが接続されている第 1 バスと、
前記複数のスイッチの第 2 サブセットが接続されている第 2 バスと、を備えている、
請求項 30 に記載の電子機器。

【請求項 40】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 39 に記載の電子機器。

30

【請求項 41】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 39 に記載の電子機器。

【請求項 42】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
複数の行にパターン形成され、基板上に堆積されている ITO タッチ感知層と、
前記複数の行の第 1 端に配置され、第 1 バスに接続されている複数のスイッチと、
前記複数の行の第 2 端に配置され、第 2 バスに接続されている複数のスイッチと、を備えている、請求項 30 に記載の電子機器。

40

【請求項 43】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 42 に記載の電子機器。

【請求項 44】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 42 に記載の電子機器。

【請求項 45】

前記第 1 基板と前記第 2 基板の間に配置されている前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に堆積された、セグメント化 ITO 層と、

50

前記第 2 基板上に堆積され、各 ITO セグメントが、或る所与の時期に、ディスプレイ V_{COM} 、タッチ駆動、又はタッチ感知の内の 1 つとして機能できるように構成できるように接続されている複数のスイッチと、を備えている、請求項 30 に記載の電子機器。

【請求項 46】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 45 に記載の電子機器。

【請求項 47】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 45 に記載の電子機器。

【請求項 48】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
前記第 2 基板上に堆積され、複数のタッチ感知電極にパターン形成されている第 1 ITO 層と、

前記第 2 基板上に堆積され、複数のタッチ駆動電極にパターン形成されている第 2 ITO 層と、を備えている、請求項 30 に記載の電子機器。

【請求項 49】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 48 に記載の電子機器。

【請求項 50】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 48 に記載の電子機器。

【請求項 51】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
前記第 2 基板上に堆積され、複数のタッチ駆動電極にパターン形成されている第 1 ITO 層と、

前記第 2 基板上に堆積され、複数のタッチ感知電極にパターン形成されている第 2 ITO 層と、を備えている、請求項 30 に記載の電子機器。

【請求項 52】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 51 に記載の電子機器。

【請求項 53】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 51 に記載の電子機器。

【請求項 54】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
前記第 2 基板上に堆積され、複数のタッチ駆動電極と複数のタッチ感知電極にセグメント化されている ITO 層を備えている、請求項 30 に記載の電子機器。

【請求項 55】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 54 に記載の電子機器。

【請求項 56】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 54 に記載の電子機器。

【請求項 57】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
前記第 2 基板上に堆積され、それぞれが駆動電極と感知電極を備えていて個別にアドレス指定可能な複数のタッチ・ピクセルにパターン形成されている、ITO 層と、

各駆動電極に接続されている複数の駆動ラインと、

各感知電極に接続されている複数の感知ラインと、を備えている、請求項 30 に記載の電子機器。

10

20

30

40

50

【請求項 58】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 57 に記載の電子機器。

【請求項 59】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 57 に記載の電子機器。

【請求項 60】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に配置され、各ディスプレイ・ピクセルに対応する少なくとも 2 つのプレートにセグメント化されている、第 1 セグメント化 ITO 層と、

前記第 2 基板上に配置され、各ディスプレイ・ピクセルに対応するアイランドにセグメント化されている、第 2 セグメント化 ITO 層と、

前記ディスプレイの V_{COM} 電極と前記少なくとも 2 つのプレートの内の一方との間に接続されているスイッチと、を備えており、

これにより、 V_{COM} は、タッチ駆動ラインとして使用することができ、前記ディスプレイのデータ・ラインは、タッチ感知ラインとして使用することができる、請求項 30 に記載の電子機器。

【請求項 61】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 60 に記載の電子機器。

【請求項 62】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 60 に記載の電子機器。

【請求項 63】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に配置された複数のタッチ感知電極にパターン形成されている、セグメント化 ITO 層と、

複数のタッチ駆動電極として働くように構成されたディスプレイ選択ライン回路と、を備えている、請求項 30 に記載の電子機器。

【請求項 64】

前記電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、及びノートブック・コンピュータから成る群より選択される、請求項 63 に記載の電子機器。

【請求項 65】

前記電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の内の少なくとも 1 つを備えている、請求項 63 に記載の電子機器。

【請求項 66】

一体化された液晶ディスプレイ・タッチ・スクリーンを組み込んだ携帯電話において、前記タッチ・スクリーンは、

ディスプレイ制御回路が上に形成されている第 1 基板であって、第 1 ポラライザーと第 2 ポラライザーの間に配置されている、第 1 基板と、

前記第 1 ポラライザーと前記第 2 ポラライザーの間に、前記第 1 基板に隣接して、配置されている第 2 基板と、

前記第 1 基板と前記第 2 基板の間に配置されている少なくとも 1 つのタッチ感知要素であって、全てのタッチ感知要素は、前記第 1 基板と前記第 2 基板の間に配置されている、タッチ感知要素と、を備えている、携帯電話。

【請求項 67】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に堆積された複数のタッチ駆動電極と、

複数のタッチ感知電極にセグメント化されている導電ブラック・マトリクスと、を備えている、請求項 66 に記載の携帯電話。

10

20

30

40

50

【請求項 68】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
前記第 2 基板上に堆積された複数のタッチ駆動電極と、
ブラック・マトリクスの上に配置された複数の金属タッチ感知電極と、を備えている、
請求項 66 に記載の携帯電話。

【請求項 69】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
基板上に堆積されたパターン形成されていない ITO タッチ感知層と、
前記パターン形成されていない ITO 層の周囲周りに配置された複数のスイッチと、
前記複数のスイッチの第 1 サブセットが接続されている第 1 バスと、
前記複数のスイッチの第 2 サブセットが接続されている第 2 バスと、を備えている、請
求項 66 に記載の携帯電話。

10

【請求項 70】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
複数の行にパターン形成され、基板上に堆積されている ITO タッチ感知層と、
前記複数の行の第 1 端に配置され、第 1 バスに接続されている複数のスイッチと、
前記複数の行の第 2 端に配置され、第 2 バスに接続されている複数のスイッチと、を備
えている、請求項 66 に記載の携帯電話。

【請求項 71】

前記第 1 基板と前記第 2 基板の間に配置されている前記少なくとも 1 つのタッチ感知要
素は、

20

前記第 2 基板上に堆積された、セグメント化 ITO 層と、
前記第 2 基板上に堆積され、各 ITO セグメントが、或る所与の時期に、ディスプレイ
V_{COM}、タッチ駆動、又はタッチ感知の内の 1 つとして機能するように構成できるように接
続されている複数のスイッチと、を備えている、請求項 66 に記載の携帯電話。

【請求項 72】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
前記第 2 基板上に堆積され、複数のタッチ感知電極にパターン形成されている第 1 ITO
層と、
前記第 2 基板上に堆積され、複数のタッチ駆動電極にパターン形成されている第 2 ITO
層と、を備えている、請求項 66 に記載の携帯電話。

30

【請求項 73】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
前記第 2 基板上に堆積され、複数のタッチ駆動電極にパターン形成されている第 1 ITO
層と、
前記第 2 基板上に堆積され、複数のタッチ感知電極にパターン形成されている第 2 ITO
層と、を備えている、請求項 66 に記載の携帯電話。

【請求項 74】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、前記第 2
基板上に堆積され、複数のタッチ駆動電極と複数のタッチ感知電極にセグメント化されて
いる ITO 層を備えている、請求項 66 に記載の携帯電話。

40

【請求項 75】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、
前記第 2 基板上に堆積され、それぞれが駆動電極と感知電極を備えていて個別にアドレ
ス指定可能な複数のタッチ・ピクセルにパターン形成されている、ITO 層と、
各駆動電極に接続されている複数の駆動ラインと、
各感知電極に接続されている複数の感知ラインと、を備えている、請求項 66 に記載の
携帯電話。

【請求項 76】

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

50

前記第 2 基板上に配置され、各ディスプレイ・ピクセルに対応する少なくとも 2 つのプレートにセグメント化されている、第 1 セグメント化 ITO 層と、

前記第 2 基板上に配置され、各ディスプレイ・ピクセルに対応するアイランドにセグメント化されている、第 2 セグメント化 ITO 層と、

前記ディスプレイの V_{COM} 電極と前記少なくとも 2 つのプレートの内の一方との間に接続されているスイッチと、を備えており、

これにより、 V_{COM} は、タッチ駆動ラインとして使用することができ、前記ディスプレイのデータ・ラインは、タッチ感知ラインとして使用することができる、請求項 66 に記載の携帯電話。

【請求項 77】

10

前記第 1 基板と前記第 2 基板の間の前記少なくとも 1 つのタッチ感知要素は、

前記第 2 基板上に配置された複数のタッチ感知電極にパターン形成されている、セグメント化 ITO 層と、

複数のタッチ駆動電極として働くように構成されたディスプレイ選択ライン回路と、を備えている、請求項 66 に記載の携帯電話。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、一体化された液晶ディスプレイ・タッチ・スクリーンに関する。

【背景技術】

20

【0002】

関連出願のクロス・リファレンス

本出願は、以下の各出願に対する優先権を主張し、それら出願全てを参考文献としてここに援用する。

・米国仮特許出願第 60 / 804 , 361 号、2006 年 6 月 9 日出願

・米国仮特許出願第 60 / 883 , 879 号、2007 年 1 月 8 日出願

・米国特許出願第 11 / 760 , 036 号「タッチ・スクリーン液晶ディスプレイ」本願と同時出願（弁理士事件番号：第 119 - 0107US1）

・米国特許出願第 11 / 760 , 049 号「タッチ・スクリーン液晶ディスプレイ」本願と同時出願（弁理士事件番号：第 119 - 0107US2）

30

・米国特許出願第 11 / 760 , 060 号「タッチ・スクリーン液晶ディスプレイ」本願と同時出願（弁理士事件番号：第 119 - 0107US3）

・米国特許出願第 11 / 760 , 080 号「タッチ・スクリーン液晶ディスプレイ」本願と同時出願（弁理士事件番号：第 119 - 0107US4）

【0003】

本出願は、以下の出願に関連しており、それら出願全てを参考文献としてここに援用する。

・米国特許出願第 11 / 367 , 749 号「多機能ハンドヘルド機器」2006 年 3 月 3 日出願

・米国特許出願第 10 / 840 , 862 号「マルチポイント・タッチ・スクリーン」2004 年 5 月 6 日出願

40

・米国特許出願第 11 / 381 , 313 号「マルチポイント・タッチ・スクリーン」2006 年 5 月 2 日出願

・米国特許出願第 11 / 367 , 749 号「多機能ハンドヘルド機器」2006 年 3 月 3 日出願

・米国特許出願第 11 / 650 , 049 号「ITO 金属電極を備えた両面タッチ感応パネル」2007 年 1 月 3 日出願

【0004】

今日では多種のハンドヘルド電子機器が存在しており、それら機器のそれぞれは何らかの種類のユーザーインターフェースを利用している。ユーザーインターフェースには、液

50

晶ディスプレイ（LCD）の様なディスプレイの形態の出力機器と、1つ又はそれ以上の入力機器が含まれ、それら入力機器は、機械的に作動させる（例えば、スイッチ、ボタン、キー、ダイヤル、ジョイスティック、ジョイパッド）か、電氣的に作動させる（例えば、タッチパッド又はタッチ・スクリーン）ことができる。ディスプレイは、テキスト、マルチメディア・データ、グラフィックの様な視覚情報を提示することができるように構成され、入力機器は、電子機器内で、コマンドを発行する、選択を行う、又は、カーソル又はセクタを移動させる、といった様なオペレーションを行うことができるように構成されている。

【0005】

近年、各種機器を単一のハンドヘルド機器に一体化することに関して研究が進められてきた。これは、更に発展し、多くのユーザーインターフェース・モデルと機器を単一ユニットに一体化しようという試みに行き着いている。タッチ・スクリーンは、実用面及び美観、両方の理由で、その様なシステムに利用することができる。加えて、マルチタッチ可能タッチ・スクリーンは、その様な機器に様々な利点をもたらすことができる。

【0006】

これまで、タッチ・スクリーンは、シングルタッチにせよマルチタッチにせよ、従来のLCDスクリーンを製作し、そのスクリーンの前面に実質的に透明なタッチ感知機器を配置することによって製造するのが当然であると考えられてきた。しかしながら、これには、実質的な製造諸費用を含め、数多くの欠点がある。

【先行技術文献】

【特許文献】

【0007】

【特許文献1】米国仮特許出願第60/804,361号

【特許文献2】米国仮特許出願第60/883,879号

【特許文献3】米国特許出願第11/760,036号

【特許文献4】米国特許出願第11/760,049号

【特許文献5】米国特許出願第11/760,060号

【特許文献6】米国特許出願第11/760,080号

【特許文献7】米国特許出願第11/367,749号

【特許文献8】米国特許出願第10/840,862号

【特許文献9】米国特許出願第11/381,313号

【特許文献10】米国特許出願第11/650,049号

【特許文献11】米国特許出願第11/619,466号

【特許文献12】米国特許第6,323,846号

【非特許文献】

【0008】

【非特許文献1】J. HectorとP. Buchschacher, "Low Power Driving Options for an AMOLED Mobile Display Chipset", SID 02 Digest, pp. 695-697

【発明の概要】

【課題を解決するための手段】

【0009】

本発明の1つの実施形態によれば、一体化された液晶ディスプレイ・タッチ・スクリーンが提供されている。タッチ・スクリーンは、上にディスプレイ制御回路が形成されている第1基板（例えば、TFTプレート又はアレイ・プレート）と、第1基板に隣接する第2基板（例えば、カラーフィルタ・プレート）を含んでいる。タッチ・スクリーンは、更に、1つ又はそれ以上のタッチ感知要素を含んでおり、全てのタッチ感知要素は、両基板の間に配置されている。

【0010】

両基板の間のタッチ感知要素は、第2基板上に堆積された複数のタッチ駆動電極を、複

10

20

30

40

50

数のタッチ感知電極にセグメント化された導電ブラック・マトリクスと共に含んでいる。或いは、両基板の間のタッチ感知要素は、第2基板上に堆積された複数のタッチ駆動電極を、ブラック・マトリクスの裏の複数のタッチ感知金属ラインと共に含んでいてもよく、このブラック・マトリクスはポリマー・ブラック・マトリクスとすることができる。何れの場合も、複数のタッチ駆動電極は、LCDの V_{COM} の役目も果たすことができるように構成されている。

【0011】

両基板の間のタッチ感知要素は、更に、基板上に堆積されたパターン形成されていないインジウム・スズ酸化物(ITO)タッチ感知層と、タッチ感知層の周囲に配置された複数のスイッチと、第1のスイッチのサブセットが(例えば、2つの隣接する側から)接続されている第1バスと、第2の複数のスイッチのサブセットが(例えば、他の2つの隣接する側から)接続されている第2バスを含んでいてもよい。タッチ感知層は、第2基板上に堆積され、LCDの V_{COM} にもなる。各スイッチは、薄膜トランジスタを含んでいてもよい。

10

【0012】

両基板の間のタッチ感知要素は、更に、複数の行にパターン形成されたITOタッチ感知層と、複数の行の第1端に配置され、第1バスに接続されている複数のスイッチと、複数の行の第2端に配置され、第2バスに接続されている複数のスイッチと、を含んでいてもよい。タッチ感知層は、第2基板上に堆積され、LCDの V_{COM} にもなる。各スイッチは、薄膜トランジスタを含んでいてもよい。

20

【0013】

両基板の間のタッチ感知要素は、更に、第2基板上に堆積されたセグメント化ITO層と、やはり第2基板上に形成され、各ITOセグメントを、所与の時期に、ディスプレイ V_{COM} 、タッチ駆動、又はタッチ感知の内の1つとして構成できるようにする複数のスイッチを含んでいてもよい。各スイッチは、薄膜トランジスタを含んでいてもよい。

【0014】

両基板の間のタッチ感知要素は、更に、第2基板上に堆積され、複数のタッチ感知電極にパターン形成されている第1ITO層を、第2基板上に堆積され、複数のタッチ駆動電極にパターン形成されている第2ITO層と共に含んでいてもよい。各タッチ駆動電極は、ディスプレイ V_{COM} に使用することもできる。

30

【0015】

両基板の間のタッチ感知要素は、更に、第2基板上に堆積され、複数のタッチ駆動電極にパターン形成されている第1ITO層を、第2基板上に堆積され、複数のタッチ感知電極にパターン形成されている第2ITO層と共に含んでいてもよい。各タッチ感知電極は、ディスプレイ V_{COM} に使用することもできる。

【0016】

両基板の間のタッチ感知要素は、第2基板上に堆積され、複数のタッチ駆動電極と複数のタッチ感知電極とにセグメント化されたITO層を含んでいてもよい。タッチ駆動電極は、抵抗を小さくする金属セグメントを含んでいてもよい。タッチ感知要素は、更に、タッチ駆動電極とタッチ感知電極間の電界の、タッチ感知に有効に寄与しない部分、例えば、機器の外部からユーザーの指又は他のタッチ物体が機器と相互作用するタッチ面に通らない電界部分、を遮断することができるように構成された複数のガード・トレースを含んでいてもよい。

40

【0017】

両基板の間のタッチ感知要素は、更に、第2基板上に堆積され、複数の個別にアドレス指定可能なタッチ・ピクセルにパターン形成されているITO層を含んでいてもよい。各タッチ・ピクセルは、駆動電極と感知電極を含んでいてもよい。各駆動電極に接続されている複数の駆動ラインと、各感知電極に接続されている複数の感知ラインを設けることもできる。駆動及び/又は感知ラインは、導電ブラック・マトリクスで形成してもよいし、ブラック・マトリクスの裏に設置した金属トレースであってもよく、このブラック・マト

50

リクスは、ポリマー・ブラック・マトリクスとすることができる。

【0018】

両基板の間のタッチ感知要素は、更に、第2基板上に堆積され、各ディスプレイ・ピクセルに対応する少なくとも2つのプレートにセグメント化されている第1ITO層と、第2基板上に配置され、各ディスプレイ・ピクセルに対応するアイランドにセグメント化されている第2ITO層と、ディスプレイの V_{COM} 電極と少なくとも2つのプレートの内の一方との間に接続されているスイッチを含んでもよい。この配置では、 V_{COM} をタッチ駆動ラインとして使用できるようになる。この配置では、更に、ディスプレイ・データ・ラインをタッチ感知ラインとして使用できるようになる。

【0019】

10

両基板の間のタッチ感知要素は、更に、第2基板上に配置された複数のタッチ感知電極にパターン形成されているITO層を、複数のタッチ駆動電極として働くように構成されたディスプレイ選択ライン回路と共に含んでもよい。ディスプレイ選択ライン回路は、第1基板上に形成することができる。

【0020】

別の実施形態では、上記各実施形態による一体化されたLCDタッチ・スクリーンを組み込んだ電子機器が提供されている。電子機器は、デスクトップ・コンピュータ、タブレット・コンピュータ、又はノートブック・コンピュータの形態を取ることができる。電子機器は、ハンドヘルド・コンピュータ、携帯情報端末、メディア・プレーヤー、及び携帯電話の形態を取ることにもできる。幾つかの実施形態では、機器は、上記の1つ又はそれ以上、例えば、携帯電話とメディア・プレーヤー、を含んでもよい。

20

【図面の簡単な説明】

【0021】

【図1】マルチポイント感知配列を示している。

【図2】マルチポイント感知システム上の多数の接点パッチを示している。

【図3】相互容量回路の簡略配線図示している。

【図4】マルチポイント感知配列を操作するプロセスを示している。

【図5】LTPSトランスフレクティブ・サブピクセルの代表的なレイアウトを示している。

【図6】LTPSの簡略化モデルを上と横から見た図を示している。

30

【図7】サブピクセルの回路図を示しており、そのガラス基板上に構成要素が製作されていることを示している。

【図8】LCD製造の基本的なプロセスフローを示している。

【図9】完成した小型LCDモジュールを示している。

【図10】別体のタッチ・ドライバと各LCDドライバ・チップを有するタッチ・スクリーンLCDのブロック図を示している。

【図11】一体化されたLCDとタッチ・ドライバ・チップを有するタッチ・スクリーンLCDのブロック図を示している。

【図12】タッチ・スクリーンLCDの基本的な積層構成を示している。

【図13】タッチ・スクリーンLCDの代替の実施形態を示している。

40

【図14】或る電極パターンを示している。

【図15】タッチ・スクリーンLCDの積層構成図の実施形態を示している。

【図16】図15に示すタッチ・スクリーンLCDのタッチ・ピクセル回路を示している。

【図17】プラスチックカバーに保護されたタッチ感知層を示している。

【図18】タッチ・スクリーンの或る領域の、出力列及び関連する出力ゲートのセットを示している。

【図19】タッチ・スクリーンLCDのタッチ・ピクセルのレイアウトを示している。

【図20】タッチ・スクリーンLCDの1つの実施形態の積層構成図を示している。

【図21】タッチ・センサ・アレイを示している。

50

【図 2 2】コンセプト A 及び B の物理的実装を、ケーブル配線とサブシステム配置の上面図及び側面図で示している。

【図 2 3】下ガラス構成要素の 1 つの可能なアーキテクチャを示しているハイレベル・ブロック図である。

【図 2 4】細長い導電ドットを示している。

【図 2 5】タッチ / LCD ドライバ一体型回路のハイレベル・ブロック図を示している。

【図 2 6】ここで説明している様々な LCD 実施形態で使用されるフレキシブルプリント回路を示している。

【図 2 7】同時に起こるディスプレイ更新とタッチ走査の処理を示している。

【図 2 8】開回路 V_{CST} タッチ駆動オプションを示している。

10

【図 2 9】Drive - V_{CST} タッチ駆動オプションを示している。

【図 3 0】タッチ駆動がタッチ感知と LCD V_{COM} 変調の両方に使用される状況に合わせた電気モデルを示している。

【図 3 1】 V_{STM} が両側で導電ドットを介して C_{st} ラインに接続されていることを示している。

【図 3 2】タッチ・スクリーン LCD の製造プロセスフローを示している。

【図 3 3】 V_{COM} のワンライン反転をタッチ刺激信号として使用することを示している。

【図 3 4】タッチ・スクリーン LCD の代替の実施形態の積層構成図を示している。

【図 3 5】タッチ・スクリーン LCD の製造プロセスフローを示している。

【図 3 6】タッチ駆動層を導電ブラック・マトリクスに置き換えた或る実施形態を示している。

20

【図 3 7】タッチ・スクリーン LCD の或る実施形態の回路図を示している。

【図 3 8】タッチ・スクリーン LCD の積層構成図を示している。

【図 3 9】タッチ・スクリーン LCD のディスプレイ・ピクセルの 1 行ずつの更新を示している。

【図 4 0】タッチ・スクリーン LCD のタッチ感応ディスプレイ行のセットに対するタッチ感知プロセスを示している。

【図 4 1】タッチ・スクリーン LCD の異なる各領域に位置する 3 つのピクセルに対するタッチ検知のプロセスを示している。

【図 4 2】タッチ・スクリーン LCD の別の実施形態の回路図を示している。

30

【図 4 3】図 4 2 に示す実施形態の積層構成図を示している。

【図 4 4】タッチ感知層を導電ブラック・マトリクスに置き換えた或る実施形態を示している。

【図 4 5】タッチ・スクリーン LCD の別の実施形態の積層構成図を示している。

【図 4 6】図 5 5 に示す実施形態の上面図を示している。

【図 4 7】タッチ・スクリーン LCD の別の実施形態を示している。

【図 4 8】図 4 7 の実施形態の等価回路を示している。

【図 4 9】図 4 7 と図 4 8 の実施形態のタッチ感知で使用する波形を示している。

【図 5 0】図 4 7 の実施形態でのタッチ・スクリーン一体化の更なる態様を示している。

【図 5 1】タッチ・スクリーン LCD の別の実施形態を示している。

40

【図 5 2】図 5 1 と図 5 3 の実施形態のタッチ感知で使用する波形を示している。

【図 5 3】図 5 1 の実施形態の等価回路を示している。

【図 5 4】図 5 1 の実施形態のタッチ・スクリーン一体化の更なる態様を示している。

【図 5 5】タッチ・スクリーン LCD の積層構成図を示している。

【図 5 6】タッチ・スクリーン LCD の更新のプロセスを示している。

【図 5 7】タッチ・スクリーン LCD の或る実施形態の積層構成図を示している。

【図 5 8】タッチ・スクリーン LCD の或る実施形態の積層構成図を示している。

【図 5 9】独立的に更新又はタッチ走査が行われる 3 つの領域に分割された一例的な LCD ディスプレイを示している。

【図 6 0】3 つの領域を有するタッチ・スクリーン LCD の更新とタッチ走査を示してい

50

る。

【図 6 1】タッチ・スクリーン LCD の電極レイアウトを示している。

【図 6 2】タッチ・スクリーン LCD の回路構成要素を示している。

【図 6 3】タッチ・スクリーン LCD の更新配列のスナップショットを示している。

【図 6 4】ITO 内の金属ラインとギャップがどのようにブラック・マトリクスの上に全体的に又は部分的に隠されるかを示している。

【図 6 5】タッチ・スクリーン LCD の或る積層構成図を示している。

【図 6 6】3 つの領域にセグメント化されたタッチ・スクリーン LCD を示している。

【図 6 7】タッチ・スクリーン LCD 内でディスプレイ更新とタッチ走査を行うプロセスを示している。

10

【図 6 8】タッチ・スクリーン LCD を 3 つの領域にセグメント化する場合の配線と ITO レイアウトを示している。

【図 6 9】タッチ・スクリーン LCD の、ガード・トレースを含んでいる領域の上面図と断面図を示している。

【図 7 0】タッチ・スクリーン LCD の、ガード・トレースを含んでいない領域の上面図と断面図を示している。

【図 7 1】一例的なディスプレイの、6 つのタッチ・ピクセルとそれらの信号配線を保有している領域を示している。

【図 7 2】タッチ・スクリーン LCD の別の実施形態の積層構成図を示している。

【図 7 3】タッチ・スクリーン LCD の別の実施形態の積層構成図を示している。

20

【図 7 4】タッチ・スクリーン LCD の V_{COM} 信号結合を強調表示した回路図を示している。

【図 7 5】一例的なディスプレイを示している。

【図 7 6】タッチ・スクリーン LCD で可能な走査パターンを示している。

【図 7 7】図 7 9 の実施形態の回路図を示している。

【図 7 8】セグメント ITO 層を示している。

【図 7 9】タッチ・スクリーン LCD の別の実施形態の積層構成図を示している。

【図 8 0】図 7 9 の実施形態の積層構成図と配線を組み合わせた図を示している。

【図 8 1】図 7 9 の実施形態の物理的具現化を示している。

【図 8 2】面内切り替え LCD セルを示している。

30

【図 8 3】面内切り替え LCD セルの電極の編成を示している。

【図 8 4】IPS ベースのタッチ・スクリーン LCD の或る実施形態の回路図を示している。

【図 8 5】図 8 4 に対応している積層構成図を示している。

【図 8 6】IPS ベースのタッチ・スクリーン LCD の別の実施形態の積層構成図を示している。

【図 8 7】IPS ベースのタッチ・スクリーン LCD の或る実施形態であるコンセプトの物理的モデルを示している。

【図 8 8】図 8 7 の実施形態に対応する積層構成図を示している。

【図 8 9】全ガラス・タッチ・スクリーン LCD の側面図を示している。

40

【図 9 0】プラスチック層を含んでいるタッチ・スクリーン LCD の側面図を示している。

【図 9 1】複数のプラスチック層を有するタッチ・スクリーンを示している。

【図 9 2】両面に PET 層がパターン形成され、PET 層を貫いて接続されている、タッチ・スクリーンを示している。

【図 9 3】組合せ PET / ガラスタッチ・スクリーンを示している。

【図 9 4】タッチ・スクリーン LCD 機器アッセンブリを示している。

【図 9 5】透明なプラスチック・ハウジングの内側にパターン形成されたタッチ層を有するタッチ・スクリーン LCD を示している。

【図 9 6】タッチ・スクリーン LCD と共に使用することができるパターン形成された P

50

ET基板を示している。

【図97】図96のPET基板に接合されたフレキシブルプリント回路を示している。

【図98】図97のアッセンブリに貼り付けられたカバーを示している。

【図99】ガラス上のレベルシフター／デコーダ・チップの簡略図を示している。

【図100】修正されたタッチ／LCDドライバ及び周辺トランジスタ回路を示している。

。

【図101】完全に一体化されたタッチ／LCDドライバの簡略ブロック図を示している。

。

【図102】タッチ・スクリーンLCDの用途を示している。

【図103】タッチ・スクリーンを組み込んだコンピュータ・システムのブロック図を示している。 10

【図104】本発明によるタッチ・スクリーンLCDと共に使用することができる各種電子機器及びコンピュータ・システムの形状因子を示している。

【図105】複数のIPS LCDサブピクセルが接続されて複数のタッチ感知列を形成している状態を示している。

【図106】複数のIPS LCDサブピクセルが接続されて複数のタッチ感知行を形成している状態を示している。

【図107】一体化されたタッチ感知を有するIPS LCDを示している。

【発明を実施するための形態】

【0022】

20

本発明は、添付図面と併せて以下の説明を参照することで理解が最も深まるであろう。

【0023】

以下の説明は、当業者が本発明を整備し使用できるようにするために提示しており、特定の用途並びにその要件と関連付けて提供している。開示した実施形態に対する様々な修正は、当業者には自明のことであり、ここで定義した一般原則は、本発明の精神と範囲から逸脱すること無く、他の実施形態及び用途に適用することができる。而して、本発明は、ここに示す実施形態に限定されるものではなく、特許請求の範囲と矛盾しない最大の範囲まで許容されるものとする。

【0024】

1. LCDとタッチ感知の背景

30

ここでは、タッチ感知技術を液晶ディスプレイに一体化する技法を開示する。

当業者には既知であるが、LCDは、複数の層、最も基本的には上ガラスと液晶と下ガラス、を含んでいる。上下各ガラスは、特定のディスプレイ・ピクセルの液晶を保有する各セルの境界を与えるため、パターン形成される。上下各ガラスは、更に、導電材料と薄膜トランジスタの様々な層でパターン形成され、各液晶セルを横断する電圧を変化させて液晶の向きを操作し、それによってピクセルの色と明度を制御することができるようになっている。

【0025】

参考文献として援用している各出願に記載されているように、タッチ面、具体的には、マルチタッチ可能透明タッチ面は、一連の層で形成される。一連の層には、少なくとも1つの基板、例えば、ガラスが含まれ、その上に複数のタッチ感応電極が配置される。例えば、相互容量配列なら、非導電層、即ち、ガラスによって分離された複数の駆動電極と複数の感知電極を含んでいる。駆動電極と感知電極の間の容量性結合は、導電性物体（例えば、ユーザーの指）を近づけることで影響を受ける。容量性結合のこの変化を利用して、特定のタッチの場所、形状、大きさ、動き、同一性など、が判定される。それらパラメータは、次に、コンピュータ又は他の電子機器のオペレーションを制御するため、翻訳される。下で説明されている自己容量配列も、当業者には既知のことである。

40

【0026】

LCDとタッチ・センサの積層構造を一体化することにより、様々な便益を実現することができる。この一体化には、上記積層構造を組み合わせること又は差し挟むことが含ま

50

れる。一体化には、更に、冗長的な構造を無くすこと、及び／又は特定の層又は構造に対して二重の目的（例えば、１つの目的はタッチ機能、もう１つの目的はディスプレイ機能）を見い出すこと、が含まれる。これにより、幾つかの層を無くすることができるようになり、タッチ・スクリーンＬＣＤのコストと厚さを削減すると共に製造を簡素化できるようになる。多種多様な配列が可能であり、ここで、その内の幾つかを更に詳しく論じる。

【００２７】

具体的には、一体化されたタッチ・スクリーンＬＣＤの様々な実施形態を下に論じる。但し、当業者には理解頂けるように、それら各図に関してここに提示している詳細な説明は、一例であり網羅的なものではなく、それら実施形態に対して多くの変更を施すことができる。更に、開示している実施形態の多くは、マルチタッチ可能配列に関するものであるが、教示事項の多くは、シングルタッチ・ディスプレイにも適用することができる。

10

【００２８】

１．１．マルチタッチ感知

同時多発又はほぼ同時多発のタッチ・イベントの認知は、図１に示すマルチタッチ感知配列を使って行われる。マルチタッチ感知配列１００は、同時に、ほぼ同時に、異なる時期に、又は或る期間に亘って、タッチ感応面１０１に亘る複数のタッチ属性（例えば、識別、位置、速度、大きさ、形状、及び強さを含む）を検知し監視することができる。タッチ感応面１０１は、実質的に互いに独立的に機能し且つタッチ感応面上の異なる各点を表している複数のセンサ点、座標、又はノード１０２を提供することができる。感知点１０２は、グリッド又はピクセルアレイに配置され、それぞれの感知点は、信号を同時に生成することができる。感知点１０２は、タッチ感応面１０１を、座標システム、例えば、デカルト又は極座標システムへマッピングしたものと考えることができる。

20

【００２９】

タッチ感応面は、例えば、タブレット又はタッチ・スクリーンの形態をしていてもよい。タッチ・スクリーンを製造するには、容量感知点と他の関係付けられた電気構造物を、インジウムスズ酸化物（ＩＴＯ）の様な実質的に透明な導電性媒体を使って形成する。感知点１０２の個数と構成は変えることもできる。感知点１０２の個数は、一般に、所望の解像度及び感受性によって決まる。タッチ・スクリーン用途において、感知点１０２の個数は、タッチ・スクリーンの所望の透明度によって決まることもある。

30

【００３０】

下で詳しく説明しているものの様なマルチタッチ感知配列を使用すると、マルチタッチ・センサ１０１の各ノード１０２で生成された信号を使用して、特定の時点の各タッチのイメージを作成することができる。例えば、タッチ感応面１０１に接触しているか近接しているそれぞれの物体（例えば、指、スタイレット、その他）は、図２に示すように、接点パッチ・エリア２０１を作り出す。各接点パッチ・エリア２０１は、数個のノード１０２を範囲に含んでいる。範囲に含まれた各ノード２０２は物体を検知するが、一方、残りの各ノード１０２は検知しない。その結果、タッチ面平面のピクセル化イメージ（これを、タッチ・イメージ、マルチタッチ・イメージ、又は近接イメージと呼ぶことにする）が形成される。各接点パッチ・エリア２０１の信号はまとめてグループ分けされる。各接点パッチ・エリア２０１は、各点におけるタッチの量に基づき、より高い点とより低い点を含んでいる。イメージ内の接点パッチ・エリア２０１の形状、並びに高い点と低い点を使用して、互いに密に接している接点パッチ・エリア２０１が差別化される。更に、現在のイメージを以前のイメージと比較し、物体が時間経過に伴い、どの様に移動したかと、その結果ホスト機器では、どの様な対応動作が行われたかが判定される。

40

【００３１】

それら感知配列と組合せて、抵抗性、容量性、光学性、その他を含む、多種多様な感知技法が使用できる。容量ベースの感知配列では、物体がタッチ感応面１０１に近づくと、この物体と当該物体に近接している各感知点１０２の間に僅かな容量が形成される。この僅かな容量によって生じた感知点１０２のそれぞれの容量の変化を検知し、それら感知点の位置を観察することによって、感知回路１０３は、複数のタッチを検知し監視すること

50

ができる。各容量感知ノードは、自己容量に基づくものでも又は相互容量に基づくものでもよい。

【0032】

自己容量システムでは、感知点の「自己」容量が、何らかの基準、例えば、接地、と比較して測定される。感知点102は、空間的に分離されている電極であってもよい。それら電極は、駆動回路104と感知回路103に、導電トレース105a（駆動ライン）と105b（感知ライン）によって結合されている。幾つかの自己容量式実施形態では、各電極に対する1つの導電トレースを、駆動ラインと感知ラインの両方として使用することができる。

【0033】

相互容量システムでは、第1電極と第2電極の間の「相互」容量が測定される。相互容量感知配列では、感知点は、空間的に分離された各ラインを形成している、パターン形成された導電体の交差部により形成される。例えば、駆動ラインと感知ラインが各感知点102で互いに交わる、即ち「交差する」ように、駆動ライン105aは第1層上に、感知ライン105bは第2層105b上に、形成される。異なる層は、異なる基板であってもよいし、同じ基板の異なる面であってもよいし、何らかの誘電分離を施した基板の同じ面であってもよい。駆動ラインと感知ラインの間の分離により、各「交差部」に容量性結合が生じる。

【0034】

駆動ラインと感知ラインの配列は様々である。例えば、（図示の）デカルト座標システムでは、駆動ラインは横方向の行として形成され、一方、感知ラインは縦方向の列として形成され（又は、その逆であり）、而して、明確に区別できるxとy座標を有していると考えることができる複数のノードを形成する。或いは、極座標システムでは、感知ラインは複数の同心円であって、駆動ラインは半径方向に伸びているラインであり（又は、その逆であり）、而して、明確に区別できる半径及び角座標を有していると考えることができる複数のノードを形成する。何れの場合も、駆動ライン105aは駆動回路104に接続され、感知ライン105bは感知回路103に接続される。

【0035】

作動時、駆動信号（例えば、周期的電圧）が、各駆動ライン105aに印加される。駆動されると、駆動ライン105aに印加された電荷は、各ノード102を介して、交差している各感知ライン105bに容量的に結合される。これは、検知可能測定可能な電流及び/又は電圧を、感知ライン105bに発生させる。駆動信号と感知ライン105bに現れる信号の間の関係は、駆動ラインと感知ラインを結合する容量の関数となり、これは、上で指摘したように、ノード102に近接している物体によって影響を受ける。容量感知回路（又は各回路）103は、下で更に詳しく説明するように、感知ライン105bを感知し、各ノードにおける容量を確定する。

【0036】

上で論じたように、駆動ライン105aは、一度に1つずつ駆動され、その間、他の駆動ラインは接地されている。この処理は、全ての駆動ラインが駆動されるまで、それぞれの駆動ライン105aについて繰り返され、（容量に基づく）タッチ・イメージが、感知結果から構築される。全てのライン105aが駆動されてしまうと、上記シーケンスが繰り返されて、一連のタッチ・イメージが構築される。但し、本発明の幾つかの実施形態では、2007年1月3日出願の米国特許出願第11/619,466号「同時発生感知配列」に記載されているように、複数の駆動ラインが実質的に同時又はほぼ同時に駆動される。

【0037】

図3は、上記配列に対応する相互容量回路300の簡略配線図を示している。相互容量回路300は、駆動ライン105aと感知ライン105bを含んでいて、両ラインは空間的に分離されているので、容量性結合ノード102が形成される。駆動ライン105aは、電圧ソース301に代表される駆動回路104に電氣的に（即ち、導電的に）結合され

10

20

30

40

50

ていてもよい。感知ライン 105b は、容量感知回路 803 に電氣的に結合されていてもよい。中には、駆動ライン 105a と感知ライン 105b が共に何らかの寄生容量 302 を含んでいる事例もある。

【0038】

上で指摘したように、駆動ライン 105a と感知ライン 105 の交差部に近接して、導電性物体が存在していなければ、ノード 102 の容量性結合は、極めて一定に保たれる。しかしながら、電気伝導性物体（例えば、ユーザーの指、スタイレット、その他）がノード 102 に近接して来ると、容量性結合（即ち、ローカルシステムの容量）が変化する。容量性結合が変化すると、感知ライン 105b によって搬送される電流（及び / 又は電圧）が変化する。容量感知回路 103 は、容量の変化とノード 102 の位置を観察し、この情報を何らかの形式でプロセッサ 106（図 1）に報告する。

10

【0039】

図 1 を参照すると、感知回路 103 は、タッチ面 101 からのデータを捕捉し、捕捉されたデータをプロセッサ 106 に供給する。幾つかの実施形態では、感知回路 103 は、生データ（例えば、それぞれの感知点 102 に対応する容量値のアレイ）をプロセッサ 106 に送ることができるように構成されている。他の実施形態では、感知回路 103 は、生データ自体を処理して、処理済みのタッチデータをプロセッサ 106 に送達することができるように構成されている。何れの場合も、次に、プロセッサは、自身が受け取ったそのデータを使用して、コンピュータ・システム 107 及び / 又は同コンピュータ上で実行されている 1 つ又は複数のアプリケーションのオペレーションを制御する。上に挙げたものの他にも、上で参照した各出願には様々な実施例が記載されており、それらには、タッチパッド及びタッチ・スクリーンを有する各種コンピュータ・システムが含まれている。

20

【0040】

幾つかの実施形態では、感知回路 103 は、1 つ又はそれ以上のマイクロ・コントローラを含んでおり、それらコントローラのそれぞれは、1 つ又は複数の感知点 102 を監視する。各マイクロ・コントローラは、タッチ感応面 101 からの信号を監視し、監視された信号を処理し、その情報をプロセッサ 106 に報告するように、ファームウェアで機能する特定用途向け集積回路（ASIC）でもよい。各マイクロ・コントローラは、携帯情報端末（PDS）でもよい。幾つかの実施形態では、感知回路 103 は、各感知ライン 105b の容量を測定し、測定された値をコンピュータ・システム 107 のプロセッサ 106 又はホストコントローラ（図示せず）に報告する、1 つ又は複数のセンサ IC を含んでいる。どの様な数のセンサ IC を使用してもよい。例えば、全ラインに対し 1 つのセンサ IC を使用してもよいし、或いは、1 つのライン又はライン群に対し複数のセンサ IC を使用してもよい。

30

【0041】

図 4 は、上に述べた様なマルチタッチ感知配列を操作するためのハイレベルのプロセス 400 を示している。このプロセスは、複数の感知点 102 が駆動されるブロック 401 で開始される。ブロック 401 に続き、プロセスフローはブロック 402 に進み、そこで、感知点 102 からの出力が読み込まれる。例えば、各感知点 102 毎の容量値が入手される。ブロック 402 に続き、プロセスはブロック 403 に進み、そこで、或る 1 つの瞬間のタッチのイメージ又は他のデータ形式（例えば、信号又は各信号）が作成され、その後、分析されて、タッチ・センサにタッチしているか近接している物体がどこに位置しているかが判定される。ブロック 403 に続き、プロセスはブロック 404 に進み、そこで、現在のイメージ又は信号が、1 つ又は複数の過去のイメージ又は信号と比較され、それぞれの物体の、形状、大きさ、場所、方向、速度、加速度、圧力、その他の内の 1 つ又はそれ以上における変化が判定される。この情報は、引き続き、ポインタ又はカーソルの移動から複雑なジェスチャベースの対話まで多岐に亘る、コンピュータ・システム 107 内の動作を実行するのに使用される（ステップ 405）。

40

【0042】

1. 2. トランスフレクティブ LCD

50

タッチ感知技法とトランスフレクティブLCDの一体化を更に深く理解するためには、トランスフレクティブLCDを簡単に紹介することが助けになる。以下は、低温ポリシリコン(LTPS)トランスフレクティブLCDの典型的なサブピクセルセルの概括である。

【0043】

1.2.1. 回路の基本原則

図5は、LTPSトランスフレクティブ・サブピクセル500の代表的なレイアウトを示している。所望のグレイレベルを表している電圧がデータバス501に印加され、選択ライン502がアサートされると、ディスプレイ情報は、サブピクセルのコンデンサ C_{ST} と C_{LC} (図示せず)に転送される。選択ライン502のアサーションレベルは、ゲート駆動正供給電圧に近くなっている。選択ライン502がアサートされている間、 V_{CST} (及び、図示していない V_{COM})の電圧は一定である。図5に示している全ての回路要素は、金属、ポリ、アクティブ、酸化物、及びITOを含んでおり、それらは、LCDの下ガラス側に製作することができる。

10

【0044】

図6は、低温ポリシリコン(LTPS)LCD600の簡略化モデルを示しており、上面図601と側面図602を含んでいる。上面図601は、ディスプレイ・エリア604と非ディスプレイ・エリア605、両エリア内の、下ガラス608側の V_{CST} 経路603の透視図を示している。側面図602は、ディスプレイの断面を示している。

20

【0045】

各ディスプレイ行は、 V_{CST} 606と選択(図示せず)の横トレースを含んでいる。選択トレースは、同じく図示していないポリシリコン薄膜トランジスタ(p-Si TFT)で構成されているゲート駆動回路に接続されている。各 V_{CST} トレース606は、ディスプレイの縁から縁まで走っており、例えば、左手に示す様に一体に接続されている。 V_{CST} トレースは、導電ドット607を介して、上ガラス610側のITO面609にも接続されている。通常、 V_{COM} 面を $V_{COM} Drive$ 611に接続するのに、それぞれの隅に1つずつ、4つの導電ドットが使用される。図6は、分かり易くするために、1つのドット607しか示していない。 V_{CST} と上ガラスITO609の電圧は、 $V_{COM} Drive$ によって設定され、この $V_{COM} Drive$ は、LCDドライバIC(図示せず)によって提供することができる。 V_{CST} は、 $V_{COM} Drive$ 611以外の別の駆動ソースに接続されていてもよい。

30

【0046】

図7は、サブピクセルの回路図700を示しており、そのガラス基板上に、各種構成要素が製作されていることを示している。下ガラス701は、全てのTFTピクセル回路703を一体化するための基板である。これは、選択ライン・ドライバと制御論理を含んでいる。下ガラスは、LCDドライバ(図示せず)の様なチップ・オン・ガラス(COG)構成要素のための基板の役目も果たしている。コンデンサ C_{LC} の上側電極304は、上ガラス702側に配置されている。電極704は、ディスプレイ・エリアの全域を覆い、 C_{LC} を構成している下側電極705に対する対極を形成する、ITO面とすることができる。上側電極704は、例えば、4つの隅に設置された導電ドット706(1つだけを図示)を介して、下ガラス701側の $V_{COM} Drive$ 707にも接続されている。

40

【0047】

1.2.2. V_{COM}

液晶(LC)を横切る電圧のDC成分を最小化又は無くせば、幾つかの望ましくないイメージアーチファクトを低減又は無くすることができる。従って、LCを横切る電界は、2つの電界方向の間で全体的な均衡を保ちながら周期的に反転される。完璧な電界均衡を得ることは困難であり、その結果、僅かなDCオフセットが生じて、好ましくないイメージアーチファクトが生まれる恐れがある。DCオフセットに起因するちらつきを覆い隠すために、当業者には既知の幾つかの反転理論体系の内の1つ、例えば、ドット反転、を採用することができる。

50

【 0 0 4 8 】

1 . 2 . 3 . V_{COM} の変調

幾つかの実施形態では、データ・ドライバの電圧範囲を縮小するのが望ましい場合もある。従って、 V_{COM} I T O 面と V_{CST} トレースを、接地から供給レールに変調し、LC を横切る AC 電圧を作り出してもよい。但し、これは、利用可能な転換方法をフレームタイプとラインタイプのみ限定することになる。

【 0 0 4 9 】

V_{COM} D r i v e の要件は、極めて単純であり、即ち、その電圧が、或るピクセル行について電荷移動が完了し、而してそれらのグレイレベルが設定されるまで、一定に留まる、というものである。一旦、ディスプレイ・ピクセルが設定されてしまえば、 V_{COM} D r i v e は、サブピクセルに出入りする寄生経路が小さいままであることを前提に、LC 状態に顕著な影響を及ぼすこと無く変化することができる。

10

【 0 0 5 0 】

1 . 2 . 4 . 定 V_{COM}

V_{COM} 変調は、タッチ感知と LCD との一体化を複雑化する恐れがある。それら複雑化を克服するための各種技法を下に論じる。液晶を横切る電圧の DC 成分を最小化する代わりにの方法を採用してもよい。その様な代わりの方法の 1 つが、J . H e c t o r と P . B u c h s c h a c h e r による “ L o w P o w e r D r i v i n g O p t i o n s f o r a n A M L C D M o b i l e D i s p l a y C h i p s e t ” , S I D 0 2 D i g e s t , p p . 6 9 5 - 6 9 7 に開示されており、同文献を参考文献としてここに援用する。この代わりの方法は、 V_{COM} を定電圧に留めることができるようにするので、広電圧範囲データ・ドライバは不要となり、電力消費を下げることができる。定 V_{COM} を利用することの様々な利点を下に説明する。

20

【 0 0 5 1 】

1 . 3 . LCD 製造

LCD パネルの製造は、マザーガラスと呼ばれる大きなガラス片にバッチ工程を採用して行われる。マザーガラスは、カラーフィルタ、ブラック・マトリクス、及び C_{LC} の上側電極の基板となる上マザーガラスと、アクティブ・マトリクス TFT アレイと駆動回路の基板となる下マザーガラス、の 2 片が使用される。

30

【 0 0 5 2 】

LCD 製造の基本的なプロセスフローを図 8 に示している。2 枚の大きなマザーガラス・シートが、LCD の上部分用に 1 枚と下部分用に 1 枚として、別々の加工工程 8 0 1 と 8 0 2 を通された後、整列され (ブロック 8 0 3) 、一体にプレスされて、熱処理を施され (ブロック 8 0 4) 、上ガラスと下ガラスの間のシールを硬化させ、これにより、安定したパネル構造が作り出される。次いで、大型パネルは、所望の寸法の、より小型のモジュールに野書かれ、切断される (ブロック 8 0 5) 。個々のモジュールは、縁部を研磨した (ブロック 8 0 6) 後に、液晶が充填される (ブロック 8 0 7) 。充填後、モジュールはシールされる (ブロック 8 0 8) 。ボラライザーと電氣的構成要素が取り付けられる (ブロック 8 0 9) 。フレキシブルプリント回路 (F P C) が、加工工程の終了又は終了間際に、それぞれの基板に取り付けられる (ブロック 8 1 0) 。

40

【 0 0 5 3 】

完成した LCD モジュール 9 0 0 を図 9 に示している。図示の LCD モジュールは、下ガラス 9 0 2 に取り付けられたチップ・オン・ガラス (C O G) LCD ドライバ 9 0 1 を含んでおり、更に、下ガラス 9 0 2 に取り付けられたフレックス・オン・ガラス (F O G) フレキシブルプリント回路 (F P C) 9 0 3 を含んでいる。両構成要素は、下ガラスパッドに電氣的に接続され、異方性導電性接着剤 (A C A) を使って所定の位置に保持されている。下ガラス 9 0 2 は、上ガラス 9 0 4 からみ出していて、C O G LCD ドライバ 9 0 1 、F P C 9 0 3 、及び他の支援構成要素を搭載するための棚 9 0 5 を提供している。ハンドヘルド機器では、データを管理し LCD を制御するシステム・プロセッサ・ボードは、バックライト 9 0 6 の下方に設置される。

50

【 0 0 5 4 】

タッチ感知を支援するのに使用される追加の各構成要素（例えば、F P C）を、棚 9 0 5 に取り付けすることもできる。他の各取り付け位置も可能である。詳細は、下で説明している関連の実施形態と併せて説明する。

【 0 0 5 5 】

1 . 4 . L C D とタッチ感知を組み合わせる

ここで論じる積層構成図は、図 1 0 と図 1 1 のブロック図に関連付けると更に深く理解されるであろう。一番上から始めて、タッチ感知電極 1 0 0 1、1 1 0 1 が、L C D 上ガラス 1 0 0 2、1 1 0 2 の一番上（ユーザー側）に配置されている。タッチ駆動電極 1 0 0 3、1 1 0 3 は、上ガラス 1 0 0 2、1 1 0 2 の底面にパターン形成されている。導電ドット 1 0 0 4、1 1 0 4 が、駆動電極 1 0 0 3、1 1 0 3 を、同じく下ガラス 1 0 0 6、1 1 0 6 に設置されているドライバ 1 0 0 5、1 1 0 5 に接続している。下ガラス 1 0 0 6、1 1 0 6 側の棚 1 0 0 7、1 1 0 7 は、L C D ドライバ・チップ 1 0 0 8、1 1 0 8 と、タッチ・センサ・ドライバ・チップ 1 0 0 9 を収容しており、L C D ドライバ・チップとタッチ・センサ・ドライバ・チップは、互いにインターフェースしていてもよいし（図 1 0）、又は 1 つの構成要素に一体化されていてもよい（図 1 1）。最後に、同じく棚に接合されている F P C 1 0 1 0、1 1 1 0 が、ホスト機器 1 0 1 1、1 1 1 1 に接続されている。

10

【 0 0 5 6 】

2 . 一体化オプション

20

一体型タッチ感知を備えた L C D の幾つかの実施形態は、上ガラスと下ガラスを含んでいる。2 つのガラス層の間の液晶の層を通過する光の量に影響を及ぼすため、ディスプレイ制御回路を、それらガラス層の一方及び / 又は両方に形成することができる。上ガラスと下ガラスの外部縁の間の空間は、ここでは液晶モジュール（L C M）と呼ばれている。

【 0 0 5 7 】

代表的な L C D 積層構成 1 2 0 0 は、通常、図 1 2 に示す様に、追加の層を含んでいる。図 1 2 では、ハードコートされた P M M A 層 1 2 0 1 が、L C D ポラライザ 1 2 0 2 と上ガラス 1 2 0 3 を保護しており、第 2 ポラライザ 1 2 0 5 は、下ガラス 1 2 0 4 とバックライト 1 2 0 6 の間に含まれている。

【 0 0 5 8 】

30

タッチ感知技術を L C D への一体化するのは、各種技法を使用して実現することができる。例えば、異なるタッチ感知要素及び / 又は層を、L C D ディスプレイに組み込むことができ、実施形態が違えば、ディスプレイ及び / 又は製造のコスト、ディスプレイの大きさ、ディスプレイの複雑性、ディスプレイの耐久性、ディスプレイの機能性、イメージ表示品質の様な要素が変動することになる。幾つかの実施形態では、タッチ感知能力は、タッチ感知要素を L C M の外部の L C D ディスプレイ上に一体化することにより、L C D の中に含ませることができる。他の実施形態では、タッチ感知要素は、L C M 内部（例えば、2 つのガラス層の間）のみならず L C M の外部にも追加されている。更に他の実施形態では、タッチ感知要素のセットが、L C M 内部（例えば、2 つのガラス層の間）だけに追加されている。以下の節では、上記実施形態のそれぞれに合わせた複数のコンセプトを説明する。

40

【 0 0 5 9 】

2 . 1 . 液晶モジュールの外部のタッチ感知

L C M の外部にタッチ感知要素を追加すれば、代表的な L C D の製造慣行に殆ど又は全く影響を与えずに、L C D ディスプレイにタッチ感知能力を追加できるようになる。例えば、タッチ感知システムと L C D ディスプレイシステムを別々に製作し、最終工程で一体化して、タッチ感知能力を有する L C D を形成してもよい。L C M の外部にタッチ感知要素を設ければ、ユーザーがタッチするエリアの近くにタッチ感知要素を設置できるようになり、ディスプレイとタッチ構成要素の間の電氣的干渉を小さくできる可能性がある。

【 0 0 6 0 】

50

コンセプトCとコンセプトNとして識別されている以下の2つの実施形態では、その様な外部タッチ感知要素を組み込むことができる。

【0061】

2.1.1. コンセプトC

本発明の1つの実施形態であるコンセプトCは、タッチ機能をLCDから切り離せるようにした、図13に示す積層構成を採用している。コンセプトCでは、2つの追加のインジウム・スズ酸化物(ITO)層(ITO1 1301とITO2 302)が、カラーフィルタ(CF)プレート(例えば、上ガラス層)の上にパターン形成されている。これらの層は、タッチ・センサ、例えば、相互容量タッチ・センサ、のタッチ感知及びタッチ駆動各要素に使用することができる。それらITO層は、列及び/又は行にパターン形成され(図1と図2に示し、先のマルチタッチ感知についての記述で説明)、ガラス基板が薄い(例えば、5~12mm)SiO₂層の様な誘電体1305で分離される。

10

【0062】

幾つかの実施形態では、タッチ要素に使用される電極パターンは、目に見えるアーチファクトを低減するよう最適化される。例えば、図14は、目に見えるアーチファクトを低減することができるダイヤモンド電極パターンを示している。

【0063】

コンセプトCでは、タッチ感知データを搬送するFPCは、上ガラス1303の表面に取り付けられる。

【0064】

20

2.1.2. コンセプトN

本発明の1つの実施形態であるコンセプトNは、自己容量感知を利用して、カラーフィルタ(CF)プレートの外部面に容量感知を実装することができる。コンセプトNは、タッチ感知構成要素をCFプレート1501(上ガラス)の上に設置した、図15に示す積層構成を使用している。コンセプトNに基づくLCDは、標準的LCD製作工程を変更すること無しに、例えば、従来のTFTプレート1504で使用されるものと同じLTPS工程を利用して、CF面1501上に2層の金属層とパターン形成されたITO1500でTFT1503を形成することにより構築することができる。タッチITO層1500は、複数のタッチ・ピクセル1612にパターン形成されている(図16)。タッチITO層1500は、プラスチックカバー1702(図17に図示)によって保護され、ユーザーにタッチされる面としても機能する。

30

【0065】

図16は、コンセプトNの自己容量タッチ・ピクセル回路を示している。各ITOタッチ・ピクセル1612は、2つのTFT、例えば、入力TFT1604と出力TFT1608に接続されている。入力TFT1604は、ITOタッチ・ピクセル1612を帯電させ、一方、出力TFT1608は、ITOタッチ・ピクセル1612を放電させる。移動する電荷の量は、指を近づけることで変化するITOタッチ・ピクセル1612の容量によって決まる。自己容量タッチ感知の更なる詳細は、上で説明しており、また、2002年11月27日発行の米国特許第6,323,846号「手動入力を一体化するための方法と装置」に記載されており、その全内容を参考文献としてここに援用する。

40

【0066】

1つの実施形態では、図16と図18の出力列1610' C0'と出力ゲート1601' R3'に示すように、出力列1610は、縦方向に各タッチ・ピクセルに共有されており、出力ゲート1606は、横方向に各タッチ・ピクセルに共有されている。図19は、タッチ・ピクセルの詳細なレイアウトを示している。

【0067】

2.2. 部分的に一体化されたタッチ感知

タッチ感知要素をLCM内部に一体化することは、様々な利点をもたらす。例えば、タッチ感知要素をLCM内部に追加すれば、ディスプレイ機能にしか使用することができなかったITO層又は他の構造を「再使用」して、タッチ感知の機能性をも提供することが

50

できるようになる。タッチ感知特性を既存のディスプレイ層に組み込むことで、合計層数を減らすことができ、これにより、ディスプレイの厚さが薄くなり、製造行程を簡素化することができる。

【0068】

以下の実施形態では、タッチ感知要素をLCM内部と外部に含ませることができる。タッチ感知要素をLCM内に一体化することは、結果的に、2つの機能の間にノイズと干渉を生じさせるので、以下の設計には、両者の間の電氣的干渉によって引き起こされるディスプレイ及び/又はタッチ感知出力に対するあらゆる悪影響を低減又は排除しながら、各要素を共有できるようにする、技法も含まれている。

【0069】

2.2.1. コンセプトA

コンセプトAは、マルチタッチ可能(“MT”)ITO感知層(ITO1)2001が、上ガラス2002のユーザー側、上ガラスとボラライザー2003の間に配置されている、図20に示す基本的積層構成2000を使用することができる。一番上から始めて、タッチ感知層は、ITO1 2001(N個の感知(又は駆動)ラインにパターン形成することができるITO層)と、ITO2 2004(M個の駆動(又は感知)ラインにパターン形成することができるITO層)を含んでいる。ITO2 2004は、LCDの V_{COM} 電極の役目も果たす。

【0070】

2.2.1.1. コンセプトA: タッチ・センサ電極

タッチ・センサ電極アレイは、図21(左側)に示している、パターン形成された2つのITO層を含んでいる。図21は、タッチ・センサ電極の1つの可能な実装の簡略図である。視聴者に近接している層、即ちITO 2101が、タッチ出力層となり、この層は感知層又は感知ラインとも呼ばれる。タッチ駆動層2102は、層ITO2側に在る。ITO2は、コンデンサー C_{LC} (図7参照)の上側電極も形成している。図21(右側)は、更に、3つの感知ピクセル2103a、2103b、及び2103cの詳細を、関係付けられたコンデンサーと共に示している。感知ラインと駆動ラインは、共に、ピッチが5mmで10乃至30ミクロンのギャップを設けている。ギャップは、裸眼で見えない程度に小さく、但し、単純な近接マスクで容易にエッチングできる程度に大きければよい。(図のギャップはかなり誇張されている。)

【0071】

図22は、コンセプトAの1つの可能な物理的実装を、ケーブル配線とサブシステム配置の上面図2201と側面図2202で示している。上面図2201は、FPC2203(下で更に詳しく論じる)の折り畳まれていない状態の大まかな位置を示している。図14は、個別のタッチレベルシフター/デコーダCOGを使用した唯1つの物理的実装を表している。個別のタッチ構成要素の個数を最小化した代わりにアーキテクチャを、下で論じる。機械的安定性を得るために、FPCは、側面図2201に示すように曲げることができるので、T-タブ2204とB-タブ2205の結合部に掛る応力は最小化される。図23は、主要な下ガラス構成要素とタッチ感知に使用される上ガラス側のセグメント化されたITO2層2301の1つの可能なアーキテクチャ2300を示しているハイレベル・ブロック図である。上ガラス側のITO2の各セグメント2302は、それぞれ、導電ドット2303を介して、下ガラス側の対応するパッドに接続されている。下ガラス側のパッドは、それぞれ、下で論じているタッチ・ドライバに接続されている。

【0072】

2.2.1.2. コンセプトA: 導電ドット

LCDの隅に設置されている導電ドットは、 V_{COM} 電極を駆動回路に接続するのに使用されている。タッチ駆動ラインをタッチ・駆動回路に接続するのに、追加の導電ドットが使用されている。各ドットは、タッチ駆動信号(下で詳しく論じる)に大きな位相遅延を追加することのないように、抵抗が十分に低くなっている。これには、導電ドットの抵抗を10オーム又はそれ未満に制限することが含まれる。必要な収容面積を減らすために、

10

20

30

40

50

導電ドットの大きさにも制限を課してもよい。

【0073】

図24に示すように、ドット抵抗と収容面積要件の両方を減らすために、細長い導電ドット2401が使用される。タッチ駆動セグメント2402は幅が約5mmで、ドット抵抗を下げるため、大きな面積を提供している。

【0074】

2.2.1.3. コンセプトA：フレックス回路とタッチ/LCDドライバIC

従来のディスプレイ（例えば、図9）は、LCDドライバ集積回路（IC）901を有していて、ディスプレイのローレベル・オペレーションを制御することができるようにになっている。システムのホスト・プロセッサは、コマンドとディスプレイデータをLCDドライバ901に送ることによって、ディスプレイに対してハイレベル制御を実行する。マルチタッチ・システムは、更に、1つ又は複数のドライバICを有している。援用している参考文献に記載されている1つの一例的なマルチタッチ可能システムは、3つのIC、即ち、マルチタッチ・コントローラと、外部レベルシフター/デコーダと、ARMプロセッサの様なコントローラと、を含んでいる。ARMプロセッサは、マルチタッチ・コントローラに対してローレベル制御を実行し、このマルチタッチ・コントローラが、次に、レベルシフター/デコーダを制御する。システムのホスト・プロセッサは、ARMプロセッサに対してハイレベル制御を実行し、同プロセッサからタッチデータを受け取る。幾つかの実施形態では、それら各ドライバは、単一のICに集積されている。

【0075】

図25は、タッチ/LCD駆動集積回路2501の一例的なハイレベル・ブロック図を示している。ICには、2つの主要機能、即ち、1) LCD制御と更新、及び2) タッチ走査とデータ処理、がある。これら2つの機能は、LCD制御に使用されるLCDドライバ部分2502と、タッチ走査と処理に使用されるARMプロセッサ2503及びマルチタッチ・コントローラ2504と、によって一体化することができる。各タッチ回路は、一方が他方に干渉することを防ぐために、LCD走査と同期化される。ホストと、LCDドライバ又はARMプロセッサの何れかとの間の通信は、ホスト・データ及び制御バス2505を介することになる。より一体性を高めたタッチ/LCDドライバを下で論じる。

【0076】

図26に示すように、様々なタッチ及びディスプレイ層の信号をまとめて運ぶFPC2601は、3つのコネクタタブ、即ち、T-タブ2602、B-タブ2603、及びホスト・タブ2604を有している。T-タブは、上ガラス側の感知ラインパッドに接続されている。T-タブ・トレース2605は、B-タブ2603上の対応するパッドに接続されており、B-タブは下ガラスにも取り付けられている。B-タブ2603は、更に、ホストをタッチ/LCDドライバICに接続できるようにする、ホスト・タブ2604からの通り抜け経路2606を提供している。FPC2601は、タッチ及びLCDオペレーションを支援している各種構成要素2607の基板にもなっていて、2つのパッド2608を介してバックライトFPCにも接続されている。

【0077】

FPC2601は、上ガラスと下ガラスの両方に接合されているタブでもよい。或いは、他の接合方法を採用してもよい。

【0078】

2.2.1.4. コンセプトA：下ガラス側に一体化させたタッチ駆動

レベルシフター/デコーダ・チップは、別体の電圧ブースタ（例えば、3V乃至18Vブースタ）と共に、タッチ感知のための高電圧駆動回路を提供する。1つの実施形態では、タッチ/LCDドライバICは、レベルシフター/デコーダ・チップを制御することができる。或いは、電圧ブースタ及び/又はレベルシフター/デコーダは、タッチ/LCDドライバICに一体化してもよい。例えば、その様な一体化は、高圧（18V）LTPS加工を利用して実現することができる。これにより、レベルシフター/デコーダ・チップと電圧ブースタを下ガラスの周辺に一体化することができるようになる。レベルシフター

ノデコーダは、更に、下で論じる V_{COM} 変調とタッチ駆動のための電圧も提供する。

【0079】

2.2.1.5. コンセプト A：タッチ駆動を LCD V_{COM} と共有

上で論じたように、コンセプト A は、標準的な LCD 積層構成に 1 層の ITO 層を追加し、それをタッチ感知ラインとして機能させている。タッチ駆動層は、ITO2 とも表わされる LCD V_{COM} 面と共有される。ディスプレイ・オペレーションでは、標準的なビデオ・リフレッシュ・レート（例えば、60 fps）が使用される。タッチ感知では、少なくとも毎秒 120 回というレートが使用される。しかしながら、タッチ走査レートは、ディスプレイ・リフレッシュ・レートに一致する毎秒 60 走査の様な低速に落としてもよい。幾つかの実施形態では、ディスプレイ・リフレッシュ又はタッチ走査の何れかを中断させないことが望ましい場合がある。従って、ディスプレイ・リフレッシュ又はタッチ走査（同じレート又は異なるレートで行われている）を低速化又は中断させることなく、ITO2 層を共有化できるようにする案をこれより説明する。

10

【0080】

同時に起こるディスプレイ更新とタッチ走査を図 27 に示している。この実施例には、5 つのマルチタッチ駆動セグメント 2700、2701、2702、2703、2704 が示されている。各タッチ駆動セグメントは、M 個のディスプレイ行に重なっている。ディスプレイは、毎秒 60 フレームで走査され、一方、マルチタッチ・センサ・アレイは毎秒 120 回走査される。図は、1 ディスプレイ・フレームの時間展開が 16.67 msec 持続することを示している。現在更新中のディスプレイのエリアは、アクティブなタッチ駆動セグメントと重ならないのが望ましい。

20

【0081】

パッチ 2705 は、各ディスプレイ行が更新中であることを表している。パッチ 2706 は、アクティブなタッチ駆動セグメントを表している。図 27 の左上隅の、ディスプレイ・フレームの開始地点で、1 番目の M/2 個のディスプレイ・ラインがリフレッシュされる。同時に、タッチ駆動セグメント 1 2701 は、タッチ感知を目的として駆動される。フレーム内を右に移動して、時間 $t = 1.67 \text{ ms}$ の時点で、次の絵は、次の M/2 個のディスプレイ行がリフレッシュ中であり、同時に、タッチ駆動セグメント 2 2702 が駆動されることを示している。このパターンの約 8.3 msec 後（2 番目の行の開始点）には、各タッチ駆動セグメントは既に一度駆動されており、ディスプレイの半分がこれからリフレッシュされることになる。次の 8.3 msec では、タッチ・アレイ全体が、再度走査されることになり、而して、走査レートは 120 fps となり、その間、ディスプレイの他方の半分が更新される。

30

【0082】

ディスプレイ走査は、通常、ライン順に進むので、各タッチ駆動セグメントは、ディスプレイとタッチ活動が重なるのを回避するために、順番通りに駆動されない。図 27 に示している実施例では、タッチ駆動の順番は、1 番目の 8.3 msec 中は 1、2、3、4、0 であり、2 番目の 8.3 msec 期間中は 1、2、4、3、0 であった。実際の順番設定は、タッチ駆動セグメントの個数とディスプレイ行の個数によって決まる。従って、一般には、タッチ駆動利用の順番をプログラムする能力があることが望ましい。但し、或る特別の場合には、固定された逐時的順番設定で十分である。

40

【0083】

アクティブなタッチ駆動セグメントを、更新中のディスプレイのエリアから更に遠くに切り離すことが（イメージ品質の理由から）望ましい場合もある。これは図 27 には示していないが、十分な個数のタッチ駆動セグメント（例えば、6 個又はそれ以上のセグメント）が与えられれば、簡単に行うことができる。

【0084】

そのような技法には、高周波ディスプレイ駆動要素を支援するための多重回路を必要とすること無しに、ディスプレイとタッチ感知の要素毎に異なるリフレッシュ・レートを可能にする効果がある。

50

【0085】

2.2.1.6. コンセプトA: V_{CST} 駆動オプション

図6に示すように、 V_{CST} と V_{COM} はひとまとめに接続され、而して一体にモジュール化されて、LCを横切る所望のAC波形を実現する。これは、 V_{COM} 変調を利用する際、適切なディスプレイ・リフレッシュを実現するのに役立つ。 V_{COM} がタッチ駆動に使用される時、 V_{CST} まで変調する必要はない。これは、下で説明しているように、開回路 V_{CST} オプション(Open V_{CST} Option)と考えることができる。但し、 V_{CST} が V_{STM} で変調されると、タッチ駆動信号に対する容量性負荷 V_{STM} が減少し、タッチ信号に僅かな位相遅延が生じる恐れがある。これは、下で説明しているDrive V_{CST} オプション(Drive V_{CST} Option)と考えることができる。

10

【0086】

図28は、開回路 V_{CST} オプションを示している。下の図2802は、1つのタッチ駆動セグメント2803が、どの様に、M個のディスプレイ行2804に重なるかを示している。上ガラス側に在る各タッチ駆動セグメント2803は、導電ドット2805を介して下ガラス側の各回路に電氣的に接続されている。タッチ駆動セグメント下方のM行のM個の V_{CST} ラインは、ディスプレイ2806の縁にひとまとめに接続されている。上の図2801は、自身の別体の蓄積コンデンサ C_{ST} を有する、サブピクセルの基本的な回路を示している。上側の図中のエリア2807は、1つのタッチ駆動セグメントによってカバーされているM個の連続したサブピクセル行を表している。特定のタッチ駆動/ディスプレイ群のディスプレイ・オペレーションとタッチ感知は、上で論じたように、異なる時期に起こる。ディスプレイ・ドライバが、M個の行内の各サブピクセルの状態を設定する用意ができた時、各スイッチ2808、2809は、 V_{COM} Drive 2810を、M個の V_{CST} ライン2804と、タッチ駆動セグメント(V_{COM})に接続する。 V_{COM} Drive 電圧は、LCDドライバにより、反転の位相次第で接地か供給レールの何れかに設定される。その後、このタッチ駆動/ディスプレイ群がタッチ用に利用可能となった時、スイッチ2808、2809は、タッチ駆動セグメントを V_{STM} 2811に接続し、 V_{CST} を V_{COM} Drive 2810から外し、而して、それを開状態2812に置く。

20

【0087】

図29は、Drive V_{CST} オプションを示している。下の図2902は、1つのタッチ駆動セグメント2903が、どの様に、M個のディスプレイ行2904に重なるかを示している。上ガラス側に在る各タッチ駆動セグメント2903は、導電ドット2905を介して下ガラス上の各回路に電氣的に接続されている。或る特定のタッチ駆動セグメント下方の各行のM個の V_{CST} ラインは、ディスプレイ2906の縁にひとまとめに接続されている。上の図2901は、別体の蓄積コンデンサ C_{ST} を有する、サブピクセルの基本的な回路を示している。上側の図中のエリア2907は、1つのタッチ駆動セグメントによってカバーされているM個の連続したサブピクセル行を表している。ディスプレイ・オペレーションとタッチ感知は、異なる時期に起こる。ディスプレイ・ドライバが、M個の行内の各サブピクセルの状態を設定する用意ができた時、スイッチ2908は、 V_{COM} Drive 2910を、M個の V_{CST} ライン2904と、タッチ駆動セグメント(V_{COM})に接続する。 V_{COM} Drive 2910電圧は、LCDドライバにより、通常は、反転の位相次第で接地か供給レールの何れかに設定される。その後、このタッチ駆動/ディスプレイ群がタッチ用に利用可能となった時、スイッチ2908は、 V_{CST} とタッチ駆動セグメント(V_{COM})を V_{STM} 2911に接続する。

30

40

【0088】

2.2.1.7. コンセプトA: MT-Drive 容量性負荷

コンセプトAのタッチ駆動ラインに対する容量性負荷は、例えば、タッチ駆動層と下ガラスの間のギャップが狭く(例えば、 $\sim 4\mu m$)、金属ルートとピクセルITOのメッシュで覆うことができるので、高くなっている。液晶は、かなり高い最大誘電定数(例えば、10程度)を有する場合もある。

【0089】

50

タッチ駆動セグメントの容量は、刺激タッチパルス V_{STM} の位相遅延に影響を及ぼす。容量が高すぎ、従って位相遅延が過大であれば、得られるタッチ信号に悪影響が出る。本発明の発明人が行なった分析の結果は、ITO2シートの抵抗を約30オーム/平方以下に維持すれば、位相遅延を最適限界内に維持できることを示している。

【0090】

2.2.1.8. コンセプトA：電気モデルと V_{COM} - 誘導ノイズ

ITO2は、タッチ駆動とLCD V_{COM} の両方で同時に使用されることから、 V_{COM} の変調はタッチ信号にノイズを加えることになる。

【0091】

例えば、或るタッチ駆動セグメントが、別のタッチ駆動セグメントがタッチ感知に使用されているのと同じ時期に、 V_{COM} で変調されると、ノイズ成分がタッチ信号に加わることがある。加わるノイズの量は、 V_{STM} に関する V_{COM} 変調の位相、振幅、及び周波数によって異なる。 V_{COM} の振幅と周波数は、LCDで使用される反転方法によって異なる。

【0092】

図30は、タッチ駆動3001がタッチ感知とLCD V_{COM} 変調の両方に使用される状況に合わせた電気モデルを示している。モデルは、 V_{COM} 変調が電荷増幅器3002の入力にノイズを加える恐れのある入力経路を示している。

【0093】

幾つかの実施形態では、電荷増幅器3002は、 V_{COM} 3003によって誘導されるノイズに対応するための追加的ヘッドルームを必要とする。更に、続くフィルタリング回路（例えば、図示していないが、同期復調器）は、 V_{COM} 変調に起因するノイズ信号を取り去る必要がある。

【0094】

2.2.1.9. コンセプトA： V_{STM} 効果

或る特定の条件下での V_{STM} 変調は、変調されるタッチ駆動セグメント下方のサブピクセルの電圧に悪影響をもたらす恐れがある。サブピクセルRMS電圧が判別できるほど変化した場合、ディスプレイ・アーチファクトが生じることがある。結果的に起こる恐れのあるディスプレイの歪を最小限にするために、以下の技法の1つ又はそれ以上を採用することができる。

【0095】

両面からのタッチ駆動は、LCピクセル電圧の歪を低減することができる。図31に示すように、両面からのタッチ駆動は、下ガラス側に既存の低抵抗 C_{ST} ルート3101を採用し、 V_{STM} を両面の C_{ST} に導電ドット3102を介して接続することによって実現することができる。或いは、シングルエンド型タッチ駆動なら、全ピクセルにとって均一になるピクセルオフセット電圧を発生させるが、これはデータ駆動レベルを調整することによって低減するか又は無くすことができる。また、ITOシート抵抗を下げることも、ディスプレイ・アーチファクトの低減に役立つ。最後に、 V_{STM} の位相と周波数を V_{COM} の位相と周波数に結びつけて、タッチ信号のノイズ量を減らすこともできる。

【0096】

2.2.1.10. コンセプトA：製造への影響

コンセプトAの製造プロセスは、典型的なLCD製造プロセスと比べ、追加の工程を含んでいる。幾つかは全く新しい工程であり、また幾つかは既存の工程に修正を加えたものである。図32は、コンセプトAの製造プロセスフローを示している。従来のLCD製造プロセス（例えば、図8のもの）と比べて、ブロック3201、3202、及び3204は、新しい工程を表しており、ブロック3205、3206、及び3207は修正を加えた工程を表している。

【0097】

ITO1の貼付とパターン形成（ブロック3201、3202）は、既知の各方法を使用して行うことができる。ITOは、LCD加工の残りの工程中は保護されている。除去可能な保護被膜を設けるのにフォトレジストを使用してもよい。或いは、シリコン二酸化

10

20

30

40

50

物なら永久的な保護被覆となる。ITO2は、貼り付けられパターン形成されて（ブロック3204）、同じ様にタッチ駆動セグメントが形成される。

【0098】

位相遅延の或る分析では、ITO1とITO2のシート抵抗は、何れかの面での容量性負荷が小さければ、小型ディスプレイ（対角線で ≤ 4 インチ）では400オーム/平方と高くてもよいことが示されている。上で論じたように、コンセプトAを使用した場合の容量性負荷は、ITO2の最大シート抵抗を約30オーム/平方以下に制限するのが望ましいような大きさである。

【0099】

2.2.2. コンセプトA60

コンセプトA60は、物理的にはコンセプトAに似ているが、ディスプレイ更新とタッチ走査を同期化するという問題に対しては異なる対処法を提供している。これは、 V_{COM} の1行反転をタッチ信号に対する刺激（即ち、 V_{STM} ）として使用することにより達成することができる。これは、図33に示されており、図では、或る1つのタッチ駆動セグメント3301が、他のタッチ駆動セグメントを定電圧に保ちながら、どの様にして変調されるかを示している。この対処法を使用すれば、迷惑な V_{COM} 誘導ノイズをタッチ信号から除去するという問題は解消することができる。更に、ディスプレイ更新とタッチ・センサ操作を空間的に分離する必要はない。但し、この対処法を使用すれば、復調は、ここに参考文献として援用している、2006年5月2日出願の米国特許出願第11/381,313号「マルチポイント・タッチ・スクリーン・コントローラ」に記載されている多周波変調とは逆で、単一周波（即ち、 V_{COM} 変調周波数、例えば、 $\sim 14.4\text{ kHz}$ ）で行われることになる。更に、この対処法を使用すれば、タッチ・センサ走査レートは、ビデオ・リフレッシュ・レート（例えば、毎秒60）に固定することができる。

【0100】

2.2.3. コンセプトB

図34に示すコンセプトBは、コンセプトAに似ていて、多くの同じ電氣的、ケーブル配線的、及び構造的態様を共有している。但し、コンセプトBでは、タッチ駆動層を V_{COM} 層に一体化している。コンセプトBは、従って、LCDとタッチ感知に使用されるITO層の個数と積層位置が異なる。類似性により、コンセプトBについては、コンセプトAとBの相違点に焦点を当てて説明する。

【0101】

コンセプトBでは、コンセプトAの共有型ITO2層を2つのITO層に分割し、1層をタッチ感知（ITO2）3402に使用し、1層をLCD V_{COM} （ITO3）3403に使用する。一番上から始めて、タッチ感知に使用される層は、N個のタッチ感知ラインにパターン形成されるITO層であるITO1 3401と、M個のタッチ駆動ラインにパターン形成されるITO層であるITO2 3402と、LCDの V_{COM} 電極の役目を果たすITO層であるITO3 3403を含んでいる。タッチ駆動層（ITO2）3402は、上ガラス3404の下表面の、カラーフィルタ3405の上方に堆積されている。

【0102】

V_{COM} をタッチ駆動要素から切り離すことで、干渉を低減することができる。

【0103】

2.2.3.1. コンセプトB：タッチ・センサ電極

コンセプトBは、上でコンセプトAについて説明したものと実質的に似ているタッチ・センサ電極を含んでいる。

【0104】

2.2.3.2. コンセプトB：導電ドット

コンセプトAと同様に、コンセプトBでは、タッチ駆動セグメントを専用回路に接続するのに、LCDの各隅に設置された追加の導電ドット3406を使用している。 V_{COM} をタッチ感知と共有する必要がないため、コンセプトBは、 V_{COM} を自分の駆動回路に接続

10

20

30

40

50

する隅のドットを留保しておくことができる。更に（下で論じているように）、コンセプト B は、 V_{COM} 用に更により多くの導電ドットを追加してもよい。

【0105】

2.2.3.3. コンセプト B：フレックス回路及びタッチ / LCD ドライバ IC

コンセプト B では、コンセプト A で説明したものと実質的に似ている FPC 及びタッチ / LCD ドライバ IC を使用している。

【0106】

2.2.3.4. コンセプト B：LCD 走査との同期化

コンセプト B では、 V_{COM} 層をタッチ駆動層から分離することができるが、アクティブなタッチ駆動を更新中のディスプレイ・エリアから物理的に切り離すために、タッチ走査を LCD 更新と同期化するのがなお望ましい。先にコンセプト A で説明した同期化案は、コンセプト B でも使用できる。

【0107】

2.2.3.5. コンセプト B：MT-Drive 容量性負荷

コンセプト A と同様に、コンセプト B のタッチ駆動ラインに対する容量性負荷は大きくてもよい。大容量は、タッチ駆動 (ITO2) 3402 と V_{COM} 面 (ITO3) 3403 の間の誘電体が薄い（例えば、 $\sim 5 \mu m$ ）せいである。タッチ刺激信号の望ましくない位相遅延を低減する 1 つのやり方は、並列金属トレースの追加によって ITO ライン抵抗を下げることである。位相遅延は、レベルシフター / デコーダの出力抵抗を落とすことによっても低減される。

【0108】

2.2.3.6. コンセプト B：電気モデルと V_{COM} - 誘導ノイズ

V_{COM} 面全体がタッチ駆動層に結合されているため、マルチタッチ電荷増幅器のオペレーションは、 V_{COM} 変調により誘導されたノイズで妨害される場合がある。それらの効果を軽減するために、コンセプト B は、定 V_{COM} 電圧を有している。

【0109】

反対に、ITO2 3402 と ITO3 3403 (V_{COM} とタッチ駆動) の間の結合は、 V_{COM} 電圧との干渉を引き起こし、これにより、間違っただータ電圧が LC ピクセルに蓄積される事態を引き起こすことになりかねない。 V_{STM} による V_{COM} の変調を低減するために、 V_{COM} を下ガラスに接続している導電ドットの個数を増やすことができる。例えば、ビューイング・エリアのそれぞれの隅の V_{COM} ドットに加えて、それぞれの縁の真ん中に導電ドットを設置してもよい。

【0110】

$V_{COM} - V_{STM}$ 結合により生じる歪は、 V_{STM} と V_{COM} を同期化し、ピクセル TFT を正に適切な時点でオフにすることにより、更に低減することができる。例えば、ライン周波数が 28.8 kHz であって、タッチ駆動周波数がこの数倍（例えば、172.8、230.4、及び 288 kHz）であるとする、 V_{COM} 歪は、全ピクセルにつき、同じ位相関係を有することになり、これにより V_{COM} 歪の目に見える度合いが低減されるか無くなる。更に、歪がほぼ減衰した時にピクセル TFT の各ゲートがオフになれば、LC ピクセル電圧エラーは減少する。コンセプト A と同様に、タッチ信号のノイズ量を減少させるために、 V_{STM} の位相と周波数を、 V_{COM} の位相と周波数に結び付けることもできる。

【0111】

2.2.3.7. コンセプト B：製造への影響

コンセプト A と同様に、コンセプト B でも、LCD 製造プロセスに工程が追加されている。図 35 は、コンセプト B の製造プロセスを示しており、ここでは、従来の LCD 製造プロセス（例えば、図 8 に示しているもの）と比較して、ブロック 3501、3502、3503、及び 3504 は新しい工程を表しており、ブロック 3506、3507、3508、及び 3509 は既存の工程（例えば、同様に図 8 に比して）に対する修正を表している。

【0112】

10

20

30

40

50

コンセプトAと同様に、既知の方法を使用して、ITO1が貼り付けられ（ブロック3501）、パターン形成される（ブロック3502）。ITO1とITO2のシート抵抗も、コンセプトAで説明したものと実質的に似ている。コンセプトBでは、ITO2層の堆積（ブロック3503）は、これがガラスに直接貼り付けられることから、ルーチンとなっている。タッチ駆動セグメントに接続されている導電ドットに関する、ITO2層と下ガラスの間の電氣的アクセスは、シャドーマスクを使ったエッチング（ブロック3504）により容易に達成することができる。

【0113】

シート抵抗が30から100オーム/平方の間にあるITO3（例えば、LCDの V_{COM} 層）も、従来の方法を使用して貼り付けることができる（ブロック3505）。但し、
10
上で論じたように、 V_{COM} 電圧歪は、ITO3層の抵抗を小さくすることにより低減される。必要であれば、タッチ駆動セグメントに平行に走る金属トレースを加えることによって、ITO3により低い有効抵抗を実現することができる。金属トレースは、ピクセル開口部に干渉しないように、ブラック・マトリクスと整列される。金属トレースの密度は、 V_{COM} 層の所望の抵抗が得られるように、（1ディスプレイ行毎から約32ディスプレイ行毎の間で）調整される。

【0114】

2.2.4. コンセプトB'

コンセプトB'は、ITO2駆動層を無くして、代わりに、導電ブラック・マトリクス（例えば、上ガラス下方の CrO_2 の層）をタッチ駆動層として使用した、コンセプトB
20
の変型であると理解して頂きたい。或いは、金属駆動ラインを、ブラック・マトリクスの裏に隠すこともでき、このブラック・マトリクスは、ポリマーのブラック・マトリクスでもよい。これは、（1）ITO層が不要になる、（2） V_{COM} 層に対する V_{STM} の効果が小さくなる、及び（3）製造プロセスが簡素化される、を含め幾つかの便益をもたらす。製造プロセスは、タッチ駆動にブラック・マトリクスを使用すると、カラーフィルタ上のITO層をパターン形成する必要が無くなるので、簡素化される。

【0115】

図36は、コンセプトB'の側面図3601と上面図3602を示している。図から分かるように、側面図3601は、ITO3603の最上層がタッチ感知に使用されていることを除けば、標準的なLCD積層構成に非常によく似ている。図36の下図は、ブラック・マトリクス3604が別々のタッチ駆動セグメントにどの様に分割されるかを示している。メッシュパターンは、それぞれの駆動セグメントが他のセグメントから電氣的に絶縁されていることを除けば、従来のブラック・マトリクスのパターンに従っている。ブラック・マトリクス・メッシュをタッチ駆動に使用したことで発生するタッチ信号の強度低下を補償するために、電荷アンプ利得を上げてよい（例えば、約4X）。
30

【0116】

タッチ感知層は、 V_{COM} 層から遮蔽しなくてもよいので、 V_{COM} 変調がタッチ信号に干渉する場合がある。更に、タッチ駆動が、依然として V_{COM} 電圧に干渉する場合がある。これらの問題は共に、コンセプトAで説明したように V_{COM} をセグメント化すること、及び
40
又は、上述のようにディスプレイ更新とタッチ感知を空間的に切り離すことにより解決される。それらの問題を解決するのに、定 V_{COM} 電圧を使用することもできる。

【0117】

2.2.5. コンセプトK

コンセプトKを、図37（回路図）と図38（積層構成図）に示す。コンセプトKは、 C_{ST} ・オン・ゲート構成を使用した場合、TF T LCDの選択パルスが部分的にピクセルITOに送られる、という事実を利用している。

【0118】

図38のディスプレイ積層構成に示すように、視聴者は、CFプレート3802ではなくアクティブなアレイ・プレート3801に面している。アクティブなアレイ上のITOピクセル3803は、タッチ・センサの V_{STM} を提供し、各ディスプレイ行は、 V_{STM} パル
50

ス用とディスプレイアドレス指定用に交互に使用されることになる。プラスチック・ポライザー 3805 上の ITO 感知層 3804 は、アレイ・プレート 3801 の背面に重ねられ、タッチ感知層を提供している。薄いガラス層（例えば、0.2 mm）は、信号対ノイズ比の改善に役立つ。

【0119】

ディスプレイ更新中、各行は、ピクセル・データの更新に個別に選択される（図 39 に図示）。タッチ感知のための V_{STM} を発生させる場合、複数の行 4001 が同時に選択され、一方で、高いデータ電圧 4003 が列ライン 4002 に印加され TFT をオフ状態に保つ（図 40 に図示）。列ドライバは、タッチ駆動の間隔に対応するため、ディスプレイメモリからのデータ信号のタイミングを調節する。

10

【0120】

1 つの実施形態では、タッチ・パルス・シーケンスは、タッチ走査間隔の間、約 30 行 4001 に同時にパルスを送る。図 41 は、LCD のサブピクセル電圧に対するタッチ駆動パルス（ V_{STM} ）の影響を示している。 V_{STM} パルスから追加される電圧は、 V_{COM} の DC オフセット及び / 又はディスプレイ・データ・グレイレベルのガンマ補正によって補償される。

【0121】

コンセプト K は、多くの利点をもたらす。各ディスプレイ・ピクセルと各タッチ・センサは駆動回路を共有するので、レベルシフター / デコーダが不要になる。その上、従来の CF プレートが使用できる。更に、上ガラスと下ガラスの間に余分な導電ドットが必要なくなる。バスライン反射により、ディスプレイの各部分の反射率（R）が高まるため、バスライン下方に R を下げる余分な膜（例えば、Cr の下に CrO）を使用する必要が生じる。

20

【0122】

2.2.6. コンセプト X'

コンセプト X' を、図 42（回路図）と図 43（積層構成図）に示す。コンセプト X' は、 V_{STM} パルスが TFT ピクセル・スイッチのゲートパルスに似ているという事実（例えば、1.5 乃至 1.8 V スイング）を利用している。コンセプト X' では、各タッチ駆動セグメント 4301 は、LTPS アクティブ・アレイの一部であり、ピクセル蓄積コンデンサー C_{ST} の対極を形成している。 C_{ST} は、2 つの ITO 層 4301 と 4302 の間に形成されている。この実施形態では、カラーフィルタ・プレート 4303 ではなく、アクティブ・アレイ・プレート 4303 が、ディスプレイのユーザー側に配置されている。

30

【0123】

図 42 に示すように、 V_{STM} の 3 つの異なる周波数 4201 を有するパルスシーケンスが、3 行のピクセル行 4202 に、これらの行を選択するために共有されている。各 ITO タッチ駆動セグメント 4203 は、アドレス指定された行に隣接する行のセットの下方にパターン形成されている。各タッチ駆動セグメント 4203 は、 V_{STM} に接続されていない時、各 TFT 4204 によって GND に接続されている。

【0124】

コンセプト X' を構成するための加工工程に加える変更には以下の事項が含まれる。第 1 に、パターン形成された感知 ITO を、アレイ基板の外部に追加する。第 2 に、LTPS 加工中に、 SiO_2 保護を感知 ITO 上に追加する。保護レジストを使用してもよい。第 3 に、LTPS アレイのために（代表的な LTPS プロセスに見られる） SiO_2 バリア層の下にタッチ駆動 ITO を堆積させパターン形成する。最後に、バリア SiO_2 にビアをパターン形成して、タッチ駆動 ITO 層に接触させる。この工程は、その後のプロセス工程と組み合わせてもよい。

40

【0125】

コンセプト X' は、多くの利点をもたらす。例えば、ディスプレイ及びタッチ・センサが駆動回路を共有するので、レベルシフター / デコーダ・チップを無くすることができる。その上、CF プレートへの電荷は一切必要としないので、従来のカラーフィルタ加工が使

50

用できる。更に、蓄積コンデンサー C_{ST} は、2つのITO層の間に設置されるので、高い透過率を実現できる。別の利点は、アレイ・プレート4303とCFプレート4304の間の余分な導電ドットを無くすることができることである。

【0126】

2.3. 完全に一体化されたタッチ感知

本発明の実施形態の3番目のセットは、タッチ感知要素をLCM内部に完全に一体化している。部分的に一体化されたタッチ感知と同様に、LCM内の既存の層は、二重の業務を果たして、タッチ感知機能性を提供するので、これにより、ディスプレイを薄型化し、製造を簡素化することができる。完全に一体化されたタッチ感知層も、両ガラス層の間で保護されている。

10

【0127】

幾つかの実施形態では、完全に一体化されたLCDは、これまでの各実施形態で説明したものと似ている V_{COM} 層を含んでいる。他の実施形態では、完全に一体化されたタッチ感知LCDは、面内切り替え (IPS) LCD構造を含んでおり、それらについて以下の節で更に詳しく説明する。

【0128】

2.3.1. 完全に一体化された V_{COM} ベースのLCD

2.3.1.1. コンセプトA'

コンセプトA'は、タッチ感知層として使用される(上ガラス下の)導電ブラック・マトリクス層にとって都合のよいようにITO感知層(図20のITO1 2001)を無くした、コンセプトAの変型と考えることができる。或いは、金属の感知ラインは、ポリマーのブラック・マトリクスとすることができるブラック・マトリクスの裏に隠すこともできる。その結果、コンセプトA'では、FPC上のT-タブと、上ガラスへの対応する接合作業を無くすることができる。各タッチ感知ラインは、導電ドットを介して下ガラスに経路決めされ、タッチ/LCDドライバ・チップに直接接続される。更に、FPCは標準的なLCD FPCであればよい。製造工程及び構成要素を無くすことは、コンセプトAとBに比べコストを削減することに繋がる。

20

【0129】

図44は、導電ブラック・マトリクスをタッチ感知層に置き換える1つのやり方を示している。図41は、そのブラック・マトリクス4403が各主要カラー区間4404の間を走っている、或る1つのピクセルの上側部分の側面図4401を含んでいる。タッチ駆動セグメント4405は、誘電層4406を平坦化することにより、ブラック・マトリクス4403から切り離されている。図44は、ブラック・マトリクス・ライン4403が縦方向に走っているディスプレイの上面図も示している。大凡96本のブラック・マトリクス・ライン(例えば、32画素相当)は、ひとまとめに電荷増幅器4907の負端子に接続されている。各タッチ駆動セグメント4405は、上に述べたように駆動される。上ガラス4408に指を近づけると、縦の各ブラック・マトリクス・ライン4403とタッチ駆動セグメント4405の間の電界に摂動が起きる。この摂動は電荷増幅器4407によって増幅され、本明細書の別の個所で説明しているように更に処理される。

30

【0130】

ディスプレイ内の各タッチ感知ライン4403の深さのために、指又はタッチ物体と各感知ライン4403の間の最小距離が制限される。これにより、タッチ信号の強度が低下する。これは、タッチ感知層の上方の各層の厚さを薄くして、指又は他のタッチ物体が各感知ラインに一層接近することができるようにすることによって、解決される。

40

【0131】

2.3.1.2. コンセプトX

コンセプトXを、図45と図46に示す。図45に示すコンセプトXの積層構成は、基本的には、標準的なLCDのものと同じである。タッチ感知層4501は、 V_{COM} 層(ITO2)内に埋め込まれており、 V_{COM} 電圧面を提供することとタッチ・センサの出力の役目を果たすことの二重の目的を果たす。タッチ駆動層は、既存のLCD層内に埋め込む

50

こともできる。例えば、タッチ駆動は、下ガラス 4503 側に設置し、LCD 選択ライン回路の一部としてもよい（図 5 参照）。選択回路は、而して、サブピクセル TFT のゲート信号とタッチ駆動信号 V_{STM} を提供するという二重の目的を果たす。図 46 は、その浮動ピクセル 4601 が V_{COM} 層に埋め込まれたタッチ感知層の 1 つの可能な配列を示している、コンセプト X の上面図である。

【0132】

2.3.1.3. コンセプト H

コンセプト H を、図 47 から図 50 に示す。コンセプト H は、上ガラス又はディスプレイのプラスチック層外部に一切 ITO を含んでいない必要はない。その結果、製造プロセスは、既存のディスプレイ製造プロセスに非常に似たものとなる。

10

【0133】

図 47 に示すように、スクリーンのタッチ感知部は、透明な抵抗性シート 4701、例えば、パターン形成されていない ITO の層を上へ堆積させたガラス又はプラスチック基板とすることができる。ディスプレイの V_{COM} 層をこのタッチ感知部に使用してもよい。この層は、パターン形成する必要がないため、上で論じた幾つかの実施形態と比較して、フォトリソグラフィ工程を製造プロセスから無くすることができる。説明し易くするため、各側面を、図に示す様に、北、南、東、及び、西と呼ぶことにする。

【0134】

複数のスイッチ 4702 が、抵抗性シートの周囲周りに配置されている。それらスイッチは、ガラス上に TFT として実装されている。各スイッチの場所に、複数の導電ドット 4703 が示されており、ディスプレイの境界領域で、 V_{COM} （上ガラス側）を下ガラス側の TFT 層に接続している。スイッチ 4702 は、まとめて 2 つのバスに接続されており、例えば、北と東のスイッチは 1 つのバス 4704 に接続され、南と西のスイッチは第 2 バス 4705 に接続されている。

20

【0135】

タッチ感知では、各スイッチ 4702 は、以下のように作動する。北と南のスイッチは、Y 方向の容量を測定するのに使用される。左と右側のスイッチは、X 方向の容量を測定するのに使用される。北東と南西の隅のスイッチは、X と Y 両方の測定に使用される。容量は、図 49 に示すように、抵抗性シート 4701 を変調波形 V_{MOD} で刺激することによって測定される。シートを所望電圧まで駆動するのに必要とされる電流（即ち、電荷）が測定され、タッチの場所を求めるのに使用される。

30

【0136】

具体的には、図 49 の波形に示すように、タッチが無い場合、基線容量 4902 は、シート 4701 を V_{MOD} 電圧まで刺激するのに要する電流（電荷）を表している。タッチがあると、指の容量のために、より高い電流 4903（電荷）が必要となる。このより高い電流は、下側の波形群に示されている。次に、タッチの場所が、図 49 に示す基線と信号波形の単純な数学的組合せにより求められる。

【0137】

X 方向（即ち、東 - 西）測定中のタッチ・スクリーンの等価回路を図 48 に示す。C_{PARA} 4801 は、シートの分布寄生抵抗であり、C_{FINGER} 4802 は、例えば、東側へ大凡 75% 進んだ位置のタッチの容量である。ブロック図は、プレートがどの様に V_{MOD} まで駆動されるかと、電荷がどの様に測定され、組み合わせられ、処理されて、ホストに送られるかを表している。

40

【0138】

図 50 は、コンセプト H がどの様に LCD に一体化されるかを示している。具体的には、導電ドット 5001 は、TFT に接続されており、抵抗性シート 5002（ V_{COM} ）をディスプレイ・オペレーションに合わせて変調できるようになる。例えば、16ms の LCD 更新期間に相当する 60Hz のスクリーン・リフレッシュ・レートを想定すると、この時間の一部は、LCD への情報の書き込みに使用され、別の一部はタッチ感知に使用される。LCD 更新中、 V_{MOD} は、LCD 駆動回路からの V_{COM} となる。タッチ感知中は、所

50

望の S N R、寄生容量などの様なタッチシステムの厳密な詳細に基づいて、異なる周波数と振幅を有する各波形が使用される。なお、ブロック図の形式で示しているこの実施形態のタッチ感知回路は、LCDドライバに一体化してもよいし、別の回路としてもよいことに留意されたい。

【0139】

2.3.1.4. コンセプトJ

コンセプトJは、コンセプトH同様、ディスプレイの上ガラス又はプラスチック層外部にITOを一切含んでいない必要がない。コンセプトJの物理的構成を図51に示す。タッチ感知は、コンセプトHの様な抵抗性シート5101でもよいが、多数の行ストリップ5102にパターン形成されている。パターン形成は、フォトリソグラフィ、レーザー消去、又は他の既知のパターン形成技法により行うことができる。抵抗性シート5101を複数のストリップ5102にパターン形成することによって、上と下（北と南）に沿った各スイッチを無くすことができ、東と西の各スイッチ5103は行ストリップに接続されたまま残る。各行5102は、例えば、図52に示す V_{MOD} 波形を使用して順に刺激される。各行5102を変調電圧まで駆動するのに要する電流（電荷）は、所与の行の寄生容量（C_{PARA5301}、図53）と指又は他のタッチ物体（C_{FINGER5302}、図53）の容量の組合せである、行の容量の関数となる。

10

【0140】

図52に示すように、タッチ5202が存在する場合の信号は、基線信号5203と数学的に組み合わせられ、タッチの座標が計算される。Y出力は、各行毎にZ出力の重心によって求められる。X出力は、各行毎にX出力の加重平均によって求められる。

20

【0141】

図54は、コンセプトJタッチ・センサが、どの様にLCDと一体化されるかを示している。各導電ドット5401は、上ガラス側の V_{COM} を下ガラス側のTF T層に接続している。タッチ及びディスプレイ各オペレーションは、時分割多重化される必要がない。そうではなくて、ディスプレイの一部が更新されている間、別の部分ではタッチの走査が行われる。それを行うための様々な技法は、他の実施形態に関連させて上で論じている。タッチ感知は、異なる周波数と振幅を使用してもよいが、LCD行反転と位相同期化させてもよい。各スイッチ5402は、ガラス上にTF Tとして実装してもよい。測定回路は、LCDコントローラと一体化するか別体の構成要素とするか、何れでもよい。

30

【0142】

2.3.1.5. コンセプトL

コンセプトLでは、カラーフィルタ・ガラスにアクティブTF T層が追加され、セグメント化されたITO層が、LCDディスプレイの異なる領域に亘って同時に複数の機能を提供することができるようになっている。コンセプトLの積層構成図を図55に示す。コンセプトLは、標準的なLCDディスプレイと同数のITO層を保有している。但し、下ガラス5511側のITO1 5509と他の構造5507、5508は標準のままであるが、カラーフィルタ・ガラス5505側のアクティブTF T層5501は、ITO2 5504の或る領域（例えば、横方向行）が、 V_{COM} 、タッチ駆動、又はタッチ感知の各役割の間で切り替えられるようにしている。

40

【0143】

図56は、横方向にセグメント化されたITO2層5504を有するコンセプトLのディスプレイを示している。ディスプレイの異なる領域は、同時に、 V_{COM} 変調を施され（領域5601）及び/又は書き込まれ（領域5602）、タッチ刺激を提供し（領域5603）、測定されてタッチ感知を提供し（領域5604）、そして保持状態を維持している（領域5605）。アクティブTF T層5501の各トランジスタは、それぞれの横方向行の信号を、特定の時間間隔の間、所望の機能に切り替えることができる。各領域は、実質的に非均一性を無くすために、同じシーケンスでそれぞれの状態に等しく曝される。タッチ刺激を提供すると、LCを横切る電圧に外乱を加えることもあるので、LCDピクセル書き込みは、外乱の期間を短縮するため、タッチ刺激段階の直後に行われる。或る領

50

域のLCDピクセル書き込みは V_{COM} 変調中に起こり、その間、隣接するセグメントは、ピクセル書き込み中の均一的境界条件を維持するため、 V_{COM} 変調が施される。

【0144】

カラーフィルタ・プレートは、アクティブ・アレイに使用されるプロセスに似たプロセスを使って形成することができる。追加のTFT層の形成には、追加の工程が関与するが、2つの基板の最終段階の加工は標準的なLCDの場合と実質的に同じままである。それらの技法は、低抵抗率ITOを使用すること無しに、その様なディスプレイを大きな寸法のパネルにスケールアップできるようにする。

【0145】

2.3.1.6. コンセプトM1とM2

図57と図58は、それぞれ、コンセプトM1とM2積層構成図を示している。コンセプトM1とM2では、パターン形成されたITOと金属の層を、タッチ感知のためにカラーフィルタ・ガラスに追加している。コンセプトM1とM2は類似しているが、1つの相違点は、ITO1層とITO2層の異なる使い方に関係している。コンセプトM1は、ITO1 5701をタッチ感知に使用し、ITO2 5702を V_{COM} (LCDピクセル電圧設定時/保持時)とタッチ駆動(書き込みピクセル電圧でない時)の両方に使用する。コンセプトM2は、ITO1 5801をタッチ駆動に使用し、ITO2 5802を V_{COM} とタッチ感知に使用する。コンセプトM1とM2共に、上ガラス5703、5803は、トランジスタ又は他のアクティブな構成要素を一切含んでいない必要がない。

【0146】

コンセプトM1又はM2の何れでも、 V_{COM} は、ディスプレイの1つの領域がディスプレイ更新中に一定の V_{COM} を維持しながら、別の領域では独立してタッチの走査を行うことができるようにするように、セグメント化されている。これにより、タッチ感知とディスプレイの両機能の間の干渉を低減することができる。

【0147】

図59と図60と図61は、3つの領域(5901、5902、5903、図59)にセグメント化された一例的なディスプレイ(コンセプトM2に対応)を示しており、2つの領域(例えば、5901、5902)は同時にタッチ走査を行うことができ、その間、第3の領域(例えば、領域5903)のディスプレイ・ピクセルは更新することができるようにになっている。図61の左側では、ITO1とM1(金属1)の層の27本の縦駆動ラインは、それぞれ9つのタッチ列を有する3つの異なる領域を提供している。各駆動ライン(タッチ列当たり3本)は、下にアレイ・ガラスまで続く導電ドット(図示せず)を有していて、ドライバASICに経路指定されている。

【0148】

図61の右側は、ITO2層のセグメント化された横方向行に可能なモードを示しており、第1セットの交番行6102の V_{COM} と V_{EHOLD} 、及び第2セットの交番行6103の V_{COM} 、 V_{HOLD} 、及び V_{SENSE} が含まれている。各ITO2行は、導電ドット(図示せず)を介して下にアレイ・ガラスまで接続されており、そこから、行のモードは、LTPTFTスイッチを使用して切り替えることができる。図61の右側は、21行の感知行を示しており、その内、14行は常時感知される(行数はそれより多くてもよい)。

【0149】

図62は、図59と図60と図61に示す一例的なディスプレイ内のタッチ感知の回路図を示している。 V_{STM} ドライバ6200が、 R_{metcol} の抵抗と C_{drv} の寄生容量を有する金属駆動列6202を通して信号を送る。タッチ容量 C_{sig} は、 $R_{ito2row}$ の抵抗と $C_{ito2row}$ の容量を有するITO行に亘って測定される。タッチ感知電荷は、電荷増幅6204に至る前に2つの追加抵抗 R_{sw1} と R_{border} による影響を受ける。

【0150】

60fpsというディスプレイ・フレーム更新レートは、120fpsのタッチ走査レートに相当する。必要に応じて(例えば、小型マルチタッチ・ディスプレイでは)、設計者は、タッチ走査レートを(例えば、60fpsまで)引き下げることを選択して、パワ

10

20

30

40

50

ーを節約し、恐らくは複雑性を下げることできる。その結果、ディスプレイの幾つかの領域は、当該領域でディスプレイ更新もタッチ走査も起こっていないときは「保持状態」に置かれる。

【0151】

図63は、ディスプレイ領域が、(図60での様に)縦方向ではなく横方向に走査され更新されるディスプレイを示している。タッチ駆動及びタッチ感知の領域は、タッチ駆動行6301に加えられる刺激が、感知フィールド・ライン6305で表わされている2つの感知行6302と6303から同時に感知されるようにインターリーブされる。

【0152】

I T O 層の各金属ワイヤ及び/又は各ギャップを隠すためにブラック・マスク層を使用してもよい。例えば、金属駆動ライン、I T O 2のエッチングされたギャップ、及びI T O 1のエッチングされたギャップは、ブラック・マスク(図64に図示)の裏に全体的又は部分的に隠すことができる。これにより、ディスプレイのユーザにそれら項目が与える視覚的影響を低減するか無くすことができる。

【0153】

2.3.1.7. コンセプトM3

図65に示すように、コンセプトM3は、コンセプトM1とM2に類似しているが、タッチ駆動とタッチ感知が、単一のセグメント化されたI T O 層6501に一体化されている。上記の様々な実施形態は、駆動電極と感知電極を別々の層に含んでいたが、コンセプトM3は、駆動電極と感知電極を同じ面内に含んでいる。他の電界及び/又は電気的効果からタッチ感知要素を遮蔽するために、誘電層6502が追加されている。

【0154】

図66と図67は、3つの領域6601、6602、6603にセグメント化されたコンセプトM3のディスプレイを示しており、各領域は、ディスプレイ・フレームの各サイクル更新の間に、タッチ刺激/感知相、LCDピクセル書き込み相、及び保持相が交互に入れ替わる。図68は、ディスプレイを分割できるようにする配線の詳細とレイアウト配列を示している。I T O 行6801は、行の電圧を V_{COM} と V_{HOLD} の間で切り替えるTFTガラス上のLTPSスイッチに、導電ドット6802を介して接続されている。3つの感知ライン6803は、列毎に使用され(領域毎に1本の感知ライン)、アクティブ領域の信号が対応するタイムフレーム内で測定されるように、ライン多重化が施されている。或る領域のタッチ走査中、当該領域内の或る行に対応するタッチ駆動要素が活性化され、当該行の列の全ては同時に感知される。ディスプレイの1つの領域でタッチが走査されている間、別の領域では V_{COM} の変調及び/又はディスプレイ・ピクセルの更新が行われている。

【0155】

I T O の抵抗を下げるために、I T O の各領域には、金属セグメント(図68の6805)が加えられている。例えば、タッチ信号の位相遅延を低減するために、短い金属セグメントがI T O 1 駆動電極6804に加えられている。それら金属ラインは、ブラック・マスク層の裏に隠すこともできる。

【0156】

図69に示すように、タッチ及び感知電極の間のフィールドラインを遮って、指又は他のタッチ物体の影響を受けるガラスまで通り抜けなくするために、ガード・トレース6903が使用されている。これは、ノイズを低減し、ディスプレイに対する各タッチの実測効果を高めることができる。図70は、ガード・トレース無しのディスプレイの上面図7001と断面図7002を示しており、そこでは、狭いギャップが、タッチ感知要素の各行、例えば、各駆動電極7003と各感知電極7004を隔てている。タッチ感知がアクティブである時にI T O 2 層6905(V_{COM})を接地しておくことで、タッチ感知機能とディスプレイ機能を互いから遮蔽することができる。図69は、I T O 1 上のタッチ感知要素の各行、例えば、駆動電極6904と感知電極6905の間に、接地されたガード・トレース6903を含んでいる、ディスプレイの上面図1101と断面図690

2 を示している。

【0157】

2. 3. 1. 8. コンセプト P 1 と P 2

コンセプト P 1 と P 2 は、コンセプト M 3 と同様に、同一面内にタッチ駆動電極とタッチ感知電極が設けられている。但し、コンセプト P 1 と P 2 は、図 7 1 に示すように、個別にアドレス指定可能なタッチ・ピクセルという更なる便益をもたらす。各タッチ・ピクセルは、駆動電極 7 1 0 2、感知電極 7 1 0 3、及びディスプレイの境界上のバスに個別に経路決めされ接続される対応する駆動ライン 7 1 0 4 と感知ライン 7 1 0 5 を含んでいる。それら各ラインは、導電ブラック・マスクを使って形成されていて、それにより、ディスプレイ内に既に存在するブラック・マスク・エリアが、タッチ感知のための追加のサービスを提供することができるようになっている。或いは、各ラインは、ブラック・マトリックスの裏に配置された金属ラインでもよく、このブラック・マトリックスは、ポリマー・ブラック・マトリックスでもよい。

【0158】

図 7 2 は、コンセプト P 1 の積層構成図を示している。コンセプト P 1 は、様々な点で標準的な LCD プロセスとは異なっている。例えば、標準的なポリマー・ブラック・マスクの一部が、低抵抗金属バックングを有するブラック・クロムに代わっている。それら導電ラインは、そこで、タッチ・ピクセルを出入りする信号を経路決めするのに使用される。パターン形成された I T O の層 7 2 0 2 が、追加のマスク工程で、ブラック・マスクの裏に加えられる。それぞれのタッチ・ピクセルの駆動及び感知信号を L T P S T F T プレートに経路決めするのに、S T N スタイルの導電ドット 7 2 0 3 が加えられる（例えば、タッチ・ピクセル毎に 2 つのドットを使用）。カラーフィルタ層と境界用平坦化層 7 2 0 4 も厚さを増し、タッチ駆動と V_{COM} の間の容量が小さくなるようにしている。

【0159】

図 7 3 は、コンセプト P 2 の積層構成図を示している。コンセプト P 1 について上で説明した 4 つの変更を組み込むことに加えて、コンセプト P 2 は、セグメント化された V_{COM} を作成するのに使用することのできるパターン形成された I T O 層 7 3 0 1 も含んでいる。 V_{COM} のセグメント化は、タッチ駆動とディスプレイ・オペレーションを切り離すことができるので、信号対ノイズ比が改善される可能性がある。図 7 4 は、コンセプト P 2 の V_{COM} 信号結合に焦点を当てた回路図を示している。帰線電流用に独立したバス ($V_{holdbus1}$ と $V_{holdbus2}$) を確保しておくことにより、結合電荷を小さくすることができる。更に、半数のタッチ・ピクセルに相補的駆動を使用することで、 $V_{holdbus1}$ の帰線電流を小さくすることができる。

【0160】

図 7 1 と図 7 5 は、感知及び駆動ピクセルに出入りするタッチ感知及びタッチ駆動ラインの一例的な経路指定を示している。駆動及び感知ラインのセットは、ディスプレイの両側のバスライン 7 5 0 1、7 5 0 2 から横方向にそれぞれ個別のタッチ・ピクセル 7 1 0 1 まで経路指定される。それら各ラインは、ブラック・マスク層の裏に隠してもよいし、又は、導電ブラック・マスク層に組み込んでもよい。この経路指定は、単一層上とすることもできる。個々のタッチ・ピクセルの信号は、L T P S T F T を使用し、バスラインを介してアドレス指定され多重化される。

【0161】

全行ではなく個々のピクセルを駆動する能力は、寄生容量を下げるのに使用される。個別にアドレス指定可能なタッチ・ピクセルは、タッチ・アレイを行毎ではなく「ランダムアクセス」モードで走査できるようにする。これにより、タッチ感知とディスプレイ更新をインターレースする際の柔軟性が高まる。例えば、図 7 6 は或る可能な走査パターンを示している。システムは、タッチ・ピクセルを何れの所望のパターンでも走査することができるので、走査パターンを、隣接する行及び隣接するピクセルが絶対に同時に駆動されることのないように設計して、信号損失又は信号対ノイズ比の低下を招くフリンジ・フィールド相互作用を回避することができる。図 7 6 では、方形 7 6 0 1 と 7 6 0 2 は、それ

ぞれ、1つの駆動電極と1つの感知電極を備えている。方形7601は、同位相駆動に対応し、方形7602は180度位相外れ駆動信号に対応している。図中、2つの行（合計20ピクセル）は、5つのシーケンスでカバーされており、同時に4つのピクセルが走査される。

【0162】

2.3.1.9. コンセプトD

別の実施形態であるコンセプトDは、2層のセグメント化されたITO層とタッチ・ピクセル毎の追加のトランジスタを使用したマルチタッチ感知を支援している。図77は、コンセプトDの回路図を示している。ディスプレイ更新中、回路は、標準的なLCDディスプレイの場合と同様に機能する。ゲート駆動7700は2つのトランジスタ（Q1 7702とQ2 7704）を駆動して、 V_{COM} バス7706とデータライン7708からの信号が、電荷を、LCを制御しているコンデンサのセット（ C_{ST} 7710、 C_{LC1} 7712、及び C_{LC2} 7714）に搬送できるようにしている。トランジスタQ2 7704がオフになると、 V_{COM} 7706は C_{ST} 7710から切り離され、 V_{COM} ライン7706はタッチ感知に使用できるようになる。具体的には、 V_{COM} ライン7706は、電荷を、 C_{IN} 7716と C_{OUT} 7718を経由し、データライン7708（タッチ感知ラインの役目を果たしている）を経由して、電荷増幅器7720に送るのに使用される。導電性物体（例えば、ユーザーの指、スタイレット、その他）がディスプレイに近づくと、システムの容量に、電荷増幅器7720で測定できるやり方で、摂動が起こる。

10

20

【0163】

図78と図79は、コンセプトDをベースにしたディスプレイのサブピクセルの積層構成図を示している。図78では、ITO1層は、2つのプレート、A7722とC7726にセグメント化されている。ITO2層は、サブピクセルを覆って配置され、ITO1層内のプレートに対する対極の役目を果たす、アイランド（例えば、B7724）にセグメント化されている。ディスプレイ更新時、アイランド7724とプレート（A7722、C7726）の間の電圧差は、液晶7804の制御に使用される。タッチ感知時、サブピクセル全体（例えば、図129のC1、C2、 C_{in} 、 C_{out} 、及び C_{st} ）に亘る容量に対する摂動が測定され、導電性物体の近接が判定される。

【0164】

図80は、コンセプトDの配線と積層構成を組み合わせた線図を示している。図81は、コンセプトDの1つの実施形態での物理的具現化を示している。

30

【0165】

2.3.2. 完全に一体化されたIPSベースのLCD

図82に概略的に示している面内切り替え（IPS）は、より広い視角を有するLCDディスプレイを作成するのに使用される。（ねじれネマチックLCDの様な）幾つかのLCDは、縦方向に配列された電極対（例えば、図20に図示）を採用しているが、IPS LCDでは、液晶8203の向きの制御に使用される両電極8201、8202は、同一層内（例えば、単一面内）で互いに平行になっている。各電極をこの様に配向することにより、液晶を貫く横方向の電界8200を発生させることができ、これにより視角が大きくなる。IPSディスプレイ内の液晶分子は、上方又は下方の各層に錨着されているわけではなく（例えば、図82に示すように）、互いに、そしてディスプレイ電極の面に対して平行を維持しながら、電界8200と整列するように自由に回転することができる。図83は、面内切り替えを使用するディスプレイ内の電極の交差指型対8301、8302のより写実的な配列を示している。

40

【0166】

IPSディスプレイは、タッチ駆動又はタッチ感知に使用することもできる V_{COM} 層を欠いているので、本発明の幾つかの実施形態は、ディスプレイ更新に使用されるのと同じ電極をタッチ感知でも使用できるようにすることによって、タッチ感知能力を提供している。これらの電極は、追加の回路で補完される。上で論じた幾つかの実施形態では、タッチ・ピクセルは、多数のディスプレイ・ピクセルと重なり合っている。対照的に、下で論

50

じるIPS実施形態は、ディスプレイ制御とタッチ感知に使用されるのと同じ電極を使用しているため、追加費用が発生しても僅かか、追加費用を一切発生させずに、更に高いタッチ解像度を得ることができる。或いは、多数のタッチ・ピクセルをグループ化して、より低い解像度と組み合わせたタッチ信号を生成してもよい。

【0167】

2.3.2.1. コンセプトE

1つのIPS実施形態、即ち、コンセプトE、を図84に示す。上に述べたように、IPSをベースにしたタッチ感知ディスプレイの電極は、同一面内に在って交差指型構造を有している(図84に図示の通り)。電極A8400と電極B8402は、ディスプレイ更新中に液晶の向きを定めるのに使用されると共に、一方では、同じ各電極がタッチ感知を実現するのにも(追加の要素と組み合わせて)使用される。例えば、コンセプトEは、ピクセルがディスプレイ更新中かタッチ感知中かに基づいて信号ラインのセットの駆動を変更するため、追加のスイッチ8404を使用することができる。コンセプトEは、容量(CIN__A8406、COUT__A8404、CIN__B8410、及びCOUT__B8412)、並びに、何時電極をディスプレイ更新又はタッチ感知に使用すべきかを制御する2つのトランジスタ(トランジスタQ1 8414とトランジスタQ2 8416)も含んでいる。

【0168】

タッチ感知中、トランジスタQ1 8414とQ2 8418は、オフにされ、電極はディスプレイ信号から切り離されるので、電極を容量の測定に使用することができる。次いで、 V_{COM} 金属線8416がタッチ刺激信号8418に接続される。この刺激信号は、CIN__A8406とCIN__B8410を介して、電荷増幅器8422に接続されているCOUT__A8404とCOUT__B8412に送られる。CINとCOUTの間の容量 C_{SIG} (図示せず)は、タッチを検知するのに使用される。感知ピクセルがタッチされていない時、電荷増幅器8422に送達される電荷は、主に、2対のCINとCOUTコンデンサの間の容量に依存している。物体(例えば、指など)が各電極に近づくと、 C_{SIG} 容量に摂動が生じ(例えば、低下し)、電荷増幅器8422により、移動した電荷の量の変化として測定される。CINとCOUTの値は、電荷増幅器8422がタッチ信号強度を最適化するのに必要な入力範囲に一致するように選択される。

【0169】

電極は、タッチ感知時、光周波数信号を使用することによって、ディスプレイ状態に影響を及ぼすことなくタッチ感知を行うのに使用される。LC分子は大きくて無極性なので、タッチは、LCを横切るRMS電圧に関しDC成分を変化させるか又はこれを課すことのない高周波界を使用することで、ディスプレイ状態を変化させること無しに検知される。

【0170】

図85は、コンセプトEの積層構成図を示している。説明した様に、全てのタッチ要素がTFTプレート8501上に形成されている。

【0171】

2.3.2.2. コンセプトQ

IPSをベースにしたタッチ感知ディスプレイの別の実施形態であるコンセプトQも、LCDのTFTガラス要素(例えば、金属製経路指定ライン、電極など)を、ディスプレイとタッチ感知の両機能に使用できるようにしている。その様な実施形態に見込める利点は、ディスプレイの工場設備に何ら変更を加える必要がないことである。従来のLCD製作に唯一追加すべきことには、タッチ感知電極の追加が含まれる。

【0172】

コンセプトQは、図105と図106に示している、2つのタイプのピクセルを含んでいる。ピクセル・タイプAを図105に示す。各ピクセル10501は、3つの端子、即ち、選択端子10502とデータ端子10503と共通端子10504を含んでいる。Aタイプピクセルのそれぞれでは、それらの共通端子が列10505に沿って接続され、タ

10

20

30

40

50

タッチ感知列を形成している。ピクセル・タイプBを図106に示す。各ピクセル10601は、同様に、3つの端子、即ち、選択10602とデータ10603と共通10604を含んでいる。Bタイプピクセルのそれぞれでは、それらの共通端子が行10605に沿って接続され、タッチ感知行を形成している。ピクセルは、複数のタッチ感知行10702と複数のタッチ感知列10703が図107に示すように配列されている。駆動刺激及び感知回路を含んでいるタッチ感知チップ10701が、各行と各列に接続されている。

【0173】

タッチ感知チップは以下のように作動する。第1期間中、LCDが更新されている間、全ての行と列は接地に保持されている。幾つかの実施形態では、これは約12msの期間である。次の期間中、Aタイプピクセル、即ち、タッチ列は、刺激波形で駆動され、その間、Bタイプピクセル、即ち、タッチ行それぞれにおける容量が感知される。次の期間中、Bタイプピクセル、即ち、タッチ行は刺激波形で駆動され、その間、Aタイプピクセル、即ち、タッチ列それぞれにおける容量が感知される。その後、このプロセスは繰り返される。2つのタッチ・感知期間は約2msである。刺激波形は様々な形態を取ることができる。幾つかの実施形態では、それは、ピーク・ツー・ピークが約5VでDCオフセットがゼロの正弦波である。他の期間と波形を使用することもできる。

【0174】

2.3.2.3. コンセプトG

IPSをベースにしたタッチ感知ディスプレイに生じ得る1つの問題は、タッチとLCの間に遮蔽手段を欠いていることは、指(又は他のタッチ物体)がディスプレイ出力に影響を及ぼすことを意味するということである。例えば、指でスクリーンをタッチすると、LCを制御するのに使用されている場に影響を及ぼし、ディスプレイを歪めてしまう恐れがある。この問題に対する1つの解決策は、ユーザーとディスプレイ・サブピクセルの間に遮蔽物(例えば、透明なITO層)を置くことである。但し、その様な遮蔽物は、タッチ感知に使用される電界を遮断し、タッチ感知を妨げることにもなりかねない。

【0175】

1つの実施形態、即ち、コンセプトGは、図86の積層構成図に示しているように、ディスプレイの層をひっくり返すことによりこの問題を克服した。これにより、LC860は、ユーザーから見てTFプレート8602の反対の側に置かれる。その結果、LC8600を制御するのに使用されるフィールドラインは、LCDのタッチ側から概ね遠くを向くことになる。これにより、今度はタッチ物体とLC8600の間に置かれているデータ線、ゲート線、及び電極の様な金属エリアが、LCに対する部分的又は全面的な遮蔽物となる。

【0176】

2.3.2.4. コンセプトF

別の実施形態であるコンセプトF(図87に図示)は、LCDデータバスに(非タッチIPSディスプレイとの関係で)変更を加えず、且つ追加のITO層を必要とすること無しに、又は各層の整列を更に難しくすること無しに、ディスプレイの損動を低減することができる。(コンセプトEとGでのように)共有のデータラインを使用する代わりに、コンセプトFでは、金属層(M1)内に、出力感知ラインの役目を果たす、経路指定された金属ラインのセットを追加することによって、潜在的なディスプレイの損動を低減することができる。それら出力感知ライン8700は、図87、並びに図134に示しているコンセプトFサブピクセルの積層構成図に示すように、ディスプレイの全エリアに亘ってディスプレイ回路の下方に縦方向に走っている。出力感知用に別の金属層を使用することによって、コンセプトFは、コンセプトE(図84)で示したトランジスタの内の一方88を取り除けるようにしている。更に、コンセプトFは、ディスプレイの層をひっくり返して、上でコンセプトGについて説明した潜在的なディスプレイの損動を更に低減していることに留意されたい。

【0177】

3. 実現技術

10

20

30

40

50

上記実施形態の多くには、様々な態様を適用することができる。それらの数例を以下に説明する。

【0178】

3.1. DITO

多くの実施形態では、ITOは、基板の両面に堆積されパターン形成される。これを行うための各種技法は、2007年1月3日出願の米国特許出願第11/650,049号「ITO金属電極を有する両面式タッチ感応パネル」に記載されており、同出願を参考文献としてここに援用する。

【0179】

3.2. パターン形成されたITOを金属に置き換える

様々な実施形態では、タッチ感知電極を形成しているパターン形成されたITO層を無くして、この層を、例えば、上ガラス側の層の内の1つの層上に配置した非常に細い金属線に置き換えることができる。これには、ITO加工工程を無くすることができることを含め、多くの利点がある。更に、感知ライン電極を相当薄くすることができる（例えば、10ミクロン程度）ため、それらはディスプレイの視覚認知に干渉しない。ラインの厚さの削減により、寄生容量も削減されるので、上記のように、タッチ・スクリーンのオペレーションの各種態様が強化されることになる。最後に、ディスプレイからの光は、ITOで実質的に覆われている層を通過しないので、色彩と透過率が向上する。

【0180】

3.3. タッチ感知基板へのプラスチックの使用

上記各種実施形態は、ガラス基板と関連付けて説明してきた。但し、幾つかの実施形態では、それら基板の1つ又はそれ以上をプラスチックに置き換えることで、コストの節約と薄型化を実現することができる。図89と図90では、図89に示すガラスをベースにしたシステムと図90に示すプラスチックをベースにしたシステムの幾つかの相違点を示している。1つの特定の実施形態に関連付けて示しているが、プラスチック基板置換の原理は、上記コンセプトの何れにも適用することができる。

【0181】

図89は、ガラスをベースにしたシステムの積層構成を示している。図示の各寸法は現行技術を使用した場合の一例的なものであり、当業者には理解頂けるように、他の厚さを使用してもよく、特に各種製作技法が進歩すれば他の厚さを使用できる。一番上から始めて、一例的な厚さ約0.8mmを有するカバー8901が、屈折率整合層8902（例えば、大凡0.18mmの厚さ）の上に在る。屈折率整合層の下には、上ポラライザー8903が設けられている。上ポラライザー8903は、厚さが大凡0.2mmである。次の層は、それぞれの面にパターン形成されたITOを有するガラス層8904（例えば、約0.5mm厚）である。感知電極は、例えば、表面側にパターン形成されており、これは、FPC8905に接合されていてもよい。各駆動電極とLCDのV_{COM}層は、ガラス層8905の底面にパターン形成されている。この下には、一例的な厚さ約0.3mmを有する別のガラス層8906が設けられていて、その上に、ディスプレイの各TFT層が形成されている。このガラス層の表面は、ディスプレイとタッチ感知回路8908の両方に接続されているFPC8907にも接合されている。この下に、下ポラライザーが在り、その下には、ディスプレイ・バックライト8910が在る。

【0182】

表面から底面までの全体の厚さは、大凡2.0mmである。各種ASICと個別の各回路構成要素は、ガラス上に配置されていてもよいし、FPCを介して接続されていてもよい。パターン形成されたITOは、別のプラスチック層、例えば、表面カバーその他の底面に設置されていてもよい。

【0183】

図90は、タッチ感知層9002をプラスチック・ポラライザー9003に動かすことにより、中間ガラス層9001の厚さを削減した、類似の配列を示している。タッチ感知層9002をプラスチック・ポラライザー9003上にパターン形成することは、様々な

既知の方法により行うことができる。厚さの削減は、ガラスの両側にパターン形成する必要がないので、達成することができた。取り扱いの問題のため、LCD加工に使用されるガラスは、例えば、約0.5mmの厚さに加工され、次いで、加工後に、例えば、約0.3mmまで研磨される。両側に回路要素があれば、ガラスの研磨は不可能になる。但し、図90の実施形態では、中間ガラス9001は一方の面にしか電極がパターン形成されていないので、研磨して、約0.2mmの全体的な厚さ削減を行うことができる。この配列は、ポライザーに対する追加のFPC接続9004を含んでいてもよく、低温接合加工を使用して接合することができる。プラスチック基板を利用することの更なる利点は、異なる誘電定数を有する各材料を使用することができる点にあり、柔軟性が生まれ、容量性感知回路のオペレーションが強化される。

10

【0184】

プラスチック基板実施形態の或る変型を図91に示す。各電極9101（例えば、駆動又は感知各ライン）は、複数のプラスチック基板9102、9103上にパターン形成され、その後それら基板は一体に接着される。各プラスチック基板はより薄い（例えば、ガラス基板の大凡半分の厚さ）ので、その様な技法は、更に薄型化したタッチ・スクリーンを可能にすることができる。

【0185】

図92に示す別の変型では、ポリエステル基板9201は、両面に電極9202がパターン形成されている。この実施形態は、両面の間を接続するために、基板9201を貫通するアクセス孔9203を含んでいる。ポリエステル基板921は、ハンドヘルド・コンピュータの様な機器のカバー9204内に配置することができる。更に別の変型を図93に示しており、本図は、ITO電極9302が表面にパターン形成されたポリエステル層9301を示しており、基板9301を貫通して第2ガラス基板9304までアクセス孔が伸びていて、更にITO電極9305が表面にパターン形成されている。

20

【0186】

図94は、機器、例えば、ハンドヘルド・コンピュータ9401の上下逆にした図を示している。上下逆というのは、機器のユーザー面が底面（図示せず）になるという意味である。各ITOタッチ感知電極9402は、ユーザー面の裏にパターン形成されており、対向面に配置されたITOを有する積層構成9403が、機器組み立て中に、その中に配置される。このコンセプトの更なる変型を図95に示しており、本図は、ここで論じた各種実施形態の1つに基づき、成形されたプラスチックカバー6702の内側と積層構成9503の上とにパターン形成されたITO電極9501を示している。図95の図では、機器のユーザー面は、表面9504である。

30

【0187】

図96と図97と図98は、ここで説明しているタッチ感知に適している、ITO電極のパターンが上に配置されたポリエステル基板を製造する場合の工程のシーケンスを示している。図96は、分離された方形のITOのグリッド9602にパターン形成されることになるパターン形成用ポリエステルシート9601を示している。ITOの抵抗率は約200オーム以下である。個々の電極は、大凡1mm×1mmで、その間のギャップは30ミクロンである。図示の実施形態では、シート9601は、大凡50mm×80mmであり、これは、ハンドヘルド・コンピュータ、マルチメディア・プレーヤー、携帯電話、又は同種の機器にとって適した大きさであるが、当業者には他の様々な大きさ及び/又は用途が想起されるであろう。図示のように、断面図では、シートは厚さが25ミクロンと薄い、25乃至200ミクロンの寸法も使用することができる。これは、機器の厚さの面でかなり有利であることは明らかである。

40

【0188】

図97では、FPC9701は、パターン形成された基板9702に接合されている。図98では、例えば、大凡0.8mmの厚さのPMMMAの層とすることができるカバー9801は、光学的に透明な接着剤を使用してPET基板9802に接着される。

【0189】

50

3.4. レベルシフター / デコーダとLCDコントローラの一体化

幾つかの実施形態では、 V_{STM} 信号のタッチ駆動セグメントへの送達を支援するのに、追加の回路（アクティブ、パッシブ、又は両方）が、LCD（図6参照）の周辺エリアに設置されている。周辺エリア回路の詳細とその設計規則は、特定の製造プロセスの詳細と、どのTFT技術（即ち、PMOS、NMOS、又はCMOS）が使用されるかによって決まる。以下の4つの節では、異なる駆動回路一体化配列の観点で、周辺タッチ駆動回路を具現化するための対処法を論じる。

【0190】

3.4.1. 個別のレベルシフター / デコーダ・チップ

1つの対処法では、個別のレベルシフター / デコーダCOGが、下ガラス（図22参照）に取り付けられている。この配列では、周辺エリアには金属トレースが必要になる。トレースの個数は、タッチ駆動セグメントの個数によって異なり、小型ディスプレイでは20個未満であるかもしれない。この対処法の設計目的には、容量性結合を小さくすることが含まれ、これは、タッチ駆動トレース同士の間隔、並びに、各タッチ駆動トレースと周辺エリア内の他のLCD各回路の間隔、の影響を受ける。低トレース・インピーダンスも、隣接するタッチ駆動トレース同士の間隔の容量性結合を小さくするのに役立つ。

【0191】

例えば、最長トレース、レベルシフター / デコーダ出力抵抗、導電ドット、及びITO駆動セグメントを組み合わせた抵抗は、約450オームまでに制限される。タッチ駆動ITOの抵抗は、（ITOシート抵抗が30オーム / 平方で11平方として）約330オームになり、他の構成要素分用に120オーム残る。以下の表は、タッチ駆動回路内のそれぞれの構成要素に対するこの抵抗の1つの割り当てを示している。

レベルシフター ／デコーダ出力	金属トレース	導電ドット	ITOセグメント
10オーム	100オーム	10オーム	330オーム

【0192】

所望のトレース抵抗を得るのに、より幅広のトレース及び／又はより低いシート抵抗を使用してもよい。例えば、100オームのトレース抵抗の場合、シート抵抗が200mオーム / 平方なら、トレース幅は0.18mm以上が望ましい。

【0193】

無論、最も長いタッチ駆動トレースだけが最大幅を必要とする。相応に短尺である他のタッチ駆動トレースは、相応に幅が狭くなっている。例えば、最短トレースは5mmであるが、その場合その幅は約0.01mmとすることができであろう。

【0194】

図99は、コンセプトAのレベルシフター / デコーダCOG9901の簡略図を示している。（コンセプトBでは、トランジスタQ1とENB_LCD[x]デコーダは無くすることができる。）登録されたデコーダブロック9902は、3つの別々の登録されたデコーダから構成されており、それらは一度に1つずつロードされる。3つのデコーダの内の1つが、タッチ / LCDドライバからの2つの信号によって選択され、5ビットデータを使ってプログラムされる。デコーダの出力は、レベルシフター / デコーダの各出力区間に関係付けられた3つのトランジスタQ1、Q2、Q3を制御する。各出力区間は、3つの状態、即ち、1）LCD（Q1がオン、Q2とQ3はオフ）、2）タッチ（Q2はオン、Q1とQ3はオフ）、又は3）GND（Q3はオン、Q1とQ2はオフ）、の内の1つの状態にある。上に述べたように、Q2の出力抵抗は、 V_{STM} 位相遅延を低減するために、大凡10オーム又はそれ未満にされる。コンセプトBでは、LCDデコーダとQ1は無くすることができる。

【0195】

3.4.2. 周辺エリアに完全に一体化されたレベルシフター / デコーダ

レベルシフター / デコーダ機能（図99）は、下ガラスの周辺エリアに完全に一体化す

ることもできる。この対処法では、TFT技術のタイプが、電力消費量に関係することになる。CMOS TFT技術は電力消費量を低く抑えるが、NMOS又はPMOSよりも高価である。しかしながら、具体的な設計定数次第で、どの様な技術を使用してもよい。

【0196】

タッチ駆動抵抗を更に小さくするため、トランジスタ幅を拡大して、相対的に低いLTPS TFTの移動度(例えば、 $\sim 50 \text{ cm}^2/\text{V} \cdot \text{秒}$)を補償してもよい。

【0197】

3.4.3. タッチ/LCDドライバに部分的に一体化されたレベルシフター/デコーダ
幾つかの実施形態では、レベルシフター/デコーダ機能は、タッチ/LCDドライバに部分的に一体化し、周辺エリアに部分的に一体化することができる。この対処法には、例えば、周辺エリアのCMOSを無くすことができコストが下がること、及び、周辺エリアの論理を無くすことができ電力消費が減ること、を含め、幾つかの便益がある。図100はこの取り組みで使用することができる、修正を加えたタッチ/LCDドライバ10001と周辺トランジスタ回路10002を示している。レベルシフター及びブースト回路10003は、下ガラス側に一体化され、各セグメント・ドライバとタッチ/LCDチップの間に配置されている。タッチ・ドライブ・セグメント毎に1つのセグメント・ドライバが在る。それぞれのタッチ・ドライブ・セグメントは、3つの状態、即ち、GND状態、 V_{STM} によって変調された状態、及び V_{COM} によって変調された状態、の内の1つの状態にある。この配列では、低電圧タッチ/LCDチップがトランジスタ・スイッチを制御できるようにするのに、下ガラス側にレベルシフター回路が必要である。

10

20

【0198】

3.4.4. タッチ/LCDドライバに完全に一体化されたレベルシフター/デコーダ
幾つかの実施形態では、レベルシフター/デコーダ機能は、タッチ/LCDドライバに完全に一体化することができる。レベルシフター/デコーダ機能をタッチ/LCDドライバに移すことにより、別体のレベルシフター/デコーダCOGは無くすることができる。更に、CMOSと論理を周辺エリアから無くすることが実現できる。

【0199】

図101は、 V_{STM} を発生させるためにブースト回路10102を含んでいる、完全に一体化されたタッチ/LCDドライバ10101の簡略化されたブロック図を示している。(例えば、コンデンサ、ダイオード、及び、インダクタの様な)パッシブ構成要素も必要になるが、他の全ての対処法と同様に、分かり易くするために図示していない。

30

【0200】

4. 使用法、形状因子、その他

ここに記載している一体化されたタッチ・スクリーンLCDの一例的な用途を、以下に説明する。PDA、マルチメディア・プレーヤー、携帯電話、GPS機器などの様な機器を含め、ハンドヘルド・コンピュータは、1つの有益な用途である。更に、タッチ・スクリーンは、タブレット・コンピュータ、ノートブック・コンピュータ、デスクトップ・コンピュータ、案内所、などに、用途を見出すことができよう。

【0201】

図102は、本発明の1つの実施形態による、タッチ・スクリーン10201の或る用途の斜視図である。タッチ・スクリーン10201は、多分、ポインタ又はカーソルを含むグラフィカル・ユーザー・インターフェース(GUI)並びにユーザーに対する他の情報を表示するように構成することができる。一例として、タッチ・スクリーンは、ユーザーが、ディスプレイ10202上のGUIを単に指すことによって、入力ポインタを動かし、又はグラフィカル・ユーザー・インターフェース上で選択を行えるようにする。

40

【0202】

一般に、タッチ・スクリーンは、タッチ・スクリーンの表面10204へのタッチ・イベントを認識し、その後、この情報をホスト機器に出力することができる。ホスト機器は、例えば、デスクトップ、ラップトップ、ハンドヘルド、又はタブレット・コンピュータの様なコンピュータに対応している。ホスト機器は、タッチ・イベントを翻訳することが

50

でき、タッチ・イベントに基づいて動作を行うことができる。図 102 に示すタッチ・スクリーンは、タッチ・スクリーンのタッチ感応表面 10204 の異なる場所で同時に起こる複数のタッチ・イベントを認識することができるように構成されている。図示のように、タッチ・スクリーンは、例えば、タッチ・スクリーンの表面に所与の時刻に起こるそれぞれのタッチ点 T1 ~ T4 に対し別々の追跡信号 S1 ~ S4 を生成することができる。

【0203】

マルチタッチ・イベントは、別々に又はまとめて使用されて、ホスト機器内で単一の又は複数の動作が行われる。別々に使用される場合、第 1 のタッチ・イベントは第 1 の動作を行うために使用され、第 2 のタッチ・イベントは第 1 の動作とは異なる第 2 の動作を行うために使用される。動作には、例えば、カーソル又はポインタの様なオブジェクトを動かすこと、スクロール又はパニングを行うこと、制御設定を調整すること、ファイル又は文書を開くこと、メニューを閲覧すること、選択を行うこと、インストラクションを実行すること、ホスト機器に接続されている周辺機器を操作すること、などが含まれる。まとめて使用される場合、第 1 と第 2 のタッチ・イベントは、1 つの特定の動作を行うために使用される。特定の動作には、例えば、コンピュータ又はコンピュータ・ネットワークへのログインを行うこと、権限が与えられた個人のコンピュータ又はコンピュータ・ネットワークの制限エリアへのアクセスを許可すること、コンピュータ・デスクトップのユーザーの好みの配列に関係付けられたユーザー・プロファイルのローディングを行うこと、ウェブ・コンテンツへのアクセスを許可すること、特定のプログラムを起動すること、メッセージの暗号化又は解読を行うこと、及び / 又は同種の動作が含まれる。

【0204】

図 102 に戻るが、タッチ・スクリーン 10201 は、独立ユニットとしてもよいし、又は他の機器と一体化してもよい。独立させた場合、タッチ・スクリーン 10201 は、自身のハウジングを含んでいる周辺機器（例えば、モニター）の様に動作する。独立ディスプレイ配列は、有線又は無線接続を介してホスト機器に連結してもよい。一体化された場合、タッチ・スクリーン 10201 は、ハウジングを共有し、ホスト機器の中に配線で接続されて組み込まれ、これにより単一ユニットが形成される。一例として、タッチ・スクリーン 10201 は、限定するわけではないが、デスクトップ、ラップトップ、又はタブレット・コンピュータの様な汎用コンピュータ、PDA の様なハンドヘルド機器、音楽プレーヤーの様なメディア・プレーヤー、又はカメラ、プリンタ、携帯電話、及び / 又は同種の機器の様な周辺機器を含め、各種ホスト機器内部に配置してもよい。

【0205】

図 103 は、本発明の 1 つの実施形態による、コンピュータ・システム 10301 のブロック図である。コンピュータ・システム 10301 は、デスクトップ、ラップトップ、タブレット、又はハンドヘルドの様なパーソナルコンピュータ・システムに対応している。一例として、コンピュータ・システムは、どの様な Apple 又は PC ベースのコンピュータ・システムに対応していてもよい。コンピュータ・システムは、更に、案内所、現金自動預け払い機 (ATM)、店舗販売時点情報管理機 (POS)、産業機械、ゲーム機、ゲームセンター用機械、自動販売機、電子航空券端末、レストラン予約端末、顧客サービスステーション、図書館端末、学習機器、及び同種のもの、の様な公共のコンピュータ・システムに対応していてもよい。

【0206】

図示のように、コンピュータ・システム 10301 は、コンピュータ・システム 10301 に関係付けられたインストラクションを実行しオペレーション 10302 を遂行するように構成されたプロセッサ 56 を含んでいてもよい。例えば、メモリから取り出されたインストラクションを使用して、プロセッサ 10302 は、コンピューティング・システムの各構成要素間の入力及び出力データの受信と操作を制御してもよい。プロセッサ 10302 は、シングルチップ・プロセッサでもよいし、複数の構成要素を使用して構築してもよい。

【0207】

10

20

30

40

50

殆どの場合、プロセッサ 10302 は、オペレーティング・システムと共に作動して、コンピュータ・コードを実行し、データを作成及び使用する。コンピュータ・コードとデータは、プロセッサ 10302 に作動可能に連結されたプログラム記憶ブロック 10303 内に置かれている。プログラム記憶ブロック 10303 は、コンピュータ・システム 10301 によって使用されているデータを保持するための場所を提供することができる。一例として、プログラム記憶ブロックには、読み出し専用メモリ (ROM) 10304、ランダムアクセス・メモリ (RAM) 10305、ハードディスク・ドライブ 10306、及び/又は同種のものが含まれる。コンピュータ・コードとデータは、取り外し可能記憶媒体上にも置かれ、必要な時に、コンピュータ・システム上にローディングされるかインストールされてもよい。取り外し可能記憶媒体には、例えば、CD-ROM、PC-CARD、フロッピーディスク、磁気テープ、及びネットワーク構成要素が含まれる。

10

【0208】

コンピュータ・システム 10301 は、更に、プロセッサ 10302 に作動可能に連結されている入力/出力 (I/O) コントローラ 10307 を含んでいてもよい。I/O コントローラ 10307 は、プロセッサ 56 と一体化してもよいし、又は図示のように別体の構成要素でもよい。I/O コントローラ 10307 は、1つ又は複数の I/O 機器との対話を制御することができるように構成されている。I/O コントローラ 66 は、プロセッサと、同プロセッサとの通信を所望する I/O 機器との間で、データを交換することにより作動する。I/O 機器と I/O コントローラは、データリンク 10312 を介して通信することができる。データリンク 10312 は、一方向リンクであってもよいし、又は二方向リンクであってもよい。中には、I/O 機器が有線接続を介して I/O コントローラ 10307 に接続されている場合もある。他に、I/O 機器が、無線接続を介して I/O コントローラ 10307 に接続されている場合もある。一例として、データリンク 10312 は、PS/2、USB、Firewire、IR、RF、Bluetooth、又は同種のものに対応していてもよい。

20

【0209】

コンピュータ・システム 10301 は、更に、プロセッサ 10302 に作動的に連結することのできるディスプレイ機器 10308、例えば、ここに記載している様な一体型タッチ・スクリーン LCD、を含んでいてもよい。ディスプレイ機器 10308 は、別体の構成要素 (周辺機器) でもよいし、プロセッサ及びプログラム記憶装置と一体化してデスクトップ・コンピュータ (オール・イン・ワン・マシン)、ラップトップ、ハンドヘルド又はタブレット、又は同種のことを形成してもよい。ディスプレイ機器 10308 は、例えば、ポインタ又はカーソルを含むグラフィカル・ユーザー・インターフェース (GUI) 並びにユーザーに表示される他の情報を表示できるように構成されている。

30

【0210】

ディスプレイ機器 10308 は、プロセッサ 10302 に作動的に連結されている一体型タッチ・スクリーン 10309 (分かり易くするために別々に示しているが、実際にはディスプレイと一体化されている) を含んでいてもよい。タッチ・スクリーン 10309 は、ユーザーのタッチから入力を受け取り、この情報をプロセッサ 10302 に送ることができるように構成されている。タッチ・スクリーン 10309 は、その表面の各タッチと、各タッチの位置、形状、大きさ、その他を認識することができる。タッチ・スクリーン 10309 は、各タッチをプロセッサ 10302 に報告し、プロセッサ 10302 は、各タッチを、そのプログラミングに基づいて翻訳する。例えば、プロセッサ 10302 は、特定のタッチに基づいてタスクを開始することもある。

40

【0211】

ここに記載しているタッチ・スクリーン LCD は、参考文献としてここに援用している、2006年3月3日出願の米国特許出願第 11/367、749 号「多機能ハンドヘルド機器」に開示されているものの様な多機能ハンドヘルド機器に特に好都合な用途を見出すことになる。

【0212】

50

例えば、ここに記載している原理は、各種電子機器及びコンピュータ・システムの入力機器を考案するのに使用することができる。それら電子機器及びコンピュータ・システムは、デスクトップ・コンピュータ 10401、ノートブック・コンピュータ 10405、タブレット・コンピュータ 10403、ハンドヘルド・コンピュータ 10404、携帯情報端末 10405、メディア・プレーヤー 10406、携帯電話 10407、及び同種のものを含め、図 104 に示す様々なタイプの内の何れであってもよい。更に、電子機器及びコンピュータ・システムは、上記タイプの組合せ、例えば、携帯情報端末とメディア・プレーヤーと携帯電話の組合せである機器であってもよい。上に述べた各実施形態のこの他の修正、置換え、及び組合せも可能である。

【0213】

更に、原理は、ここでは容量性マルチタッチ・システムと関連付けて説明しているが、タッチ又は近接感知が他の技法に依存しているシステムに適用してもよい。従って、特許請求の範囲は、上記のものの全ての修正、置換え、組合せ、及び、等価物を含んでいると解釈されるものとする。

10

【図 1】

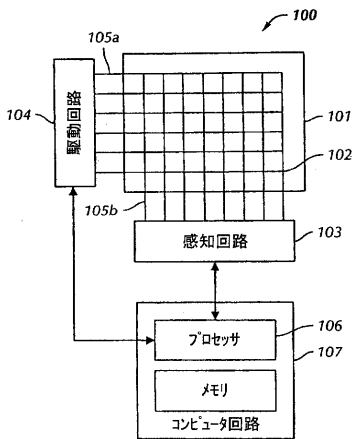


FIG. 1

【図 3】

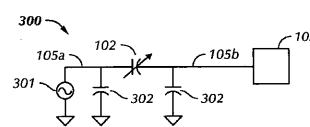


FIG. 3

【図 2】

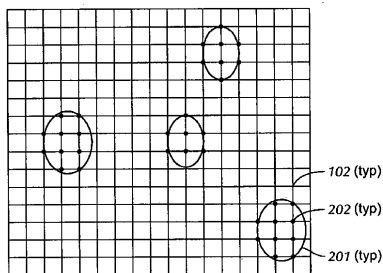
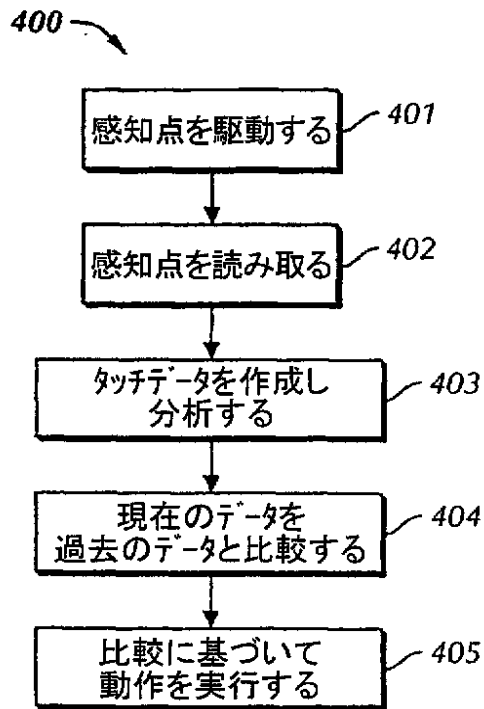
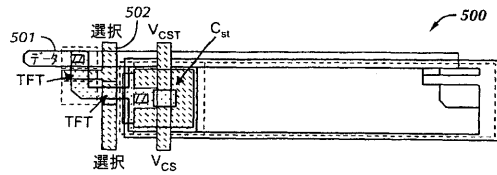


FIG. 2

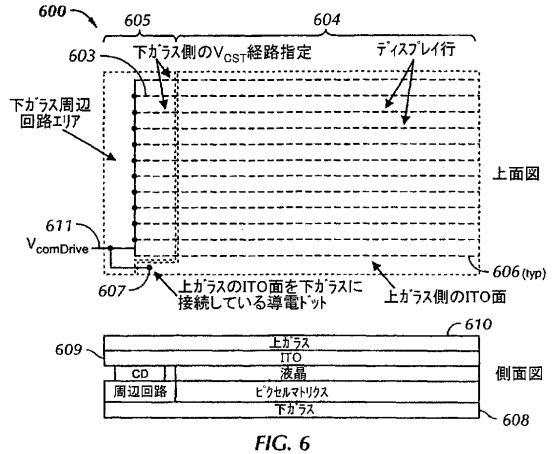
【図 4】



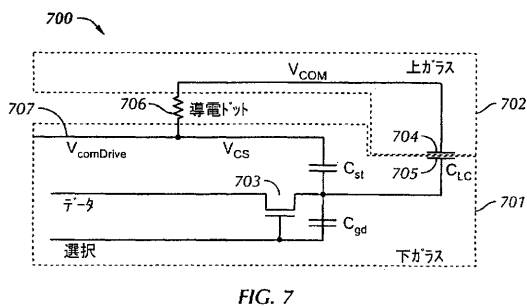
【図 5】



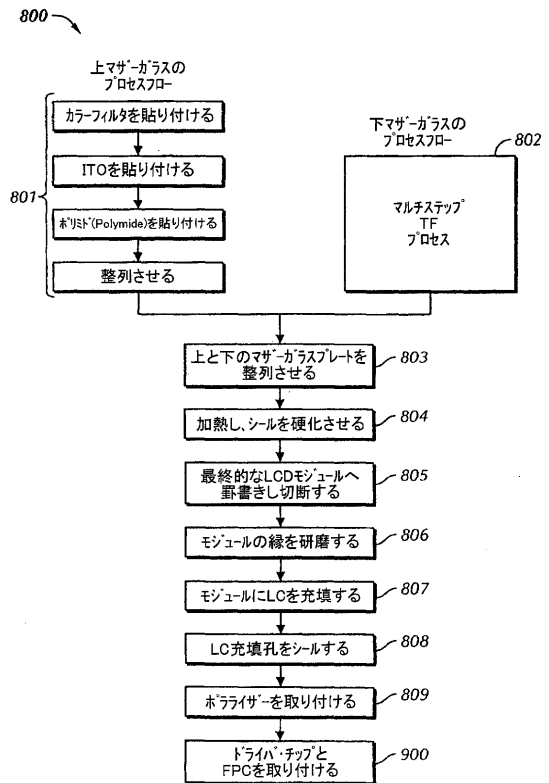
【図 6】



【図 7】



【図 8】



【図 9】

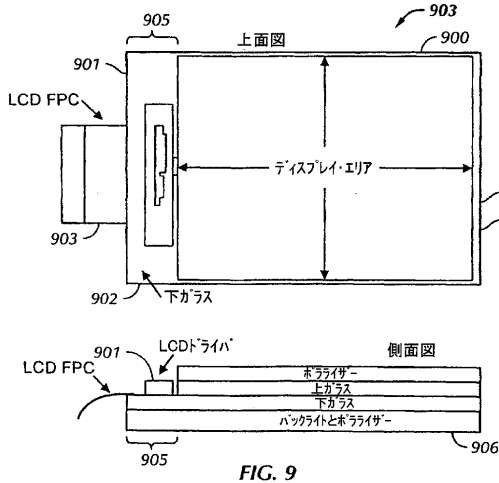


FIG. 9

【図 10】

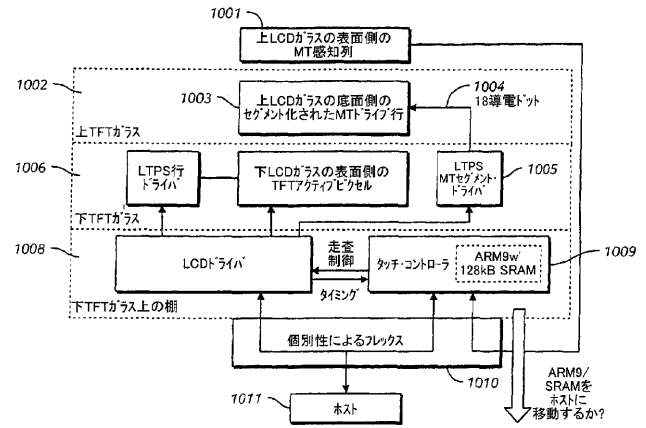


FIG. 10

【図 11】

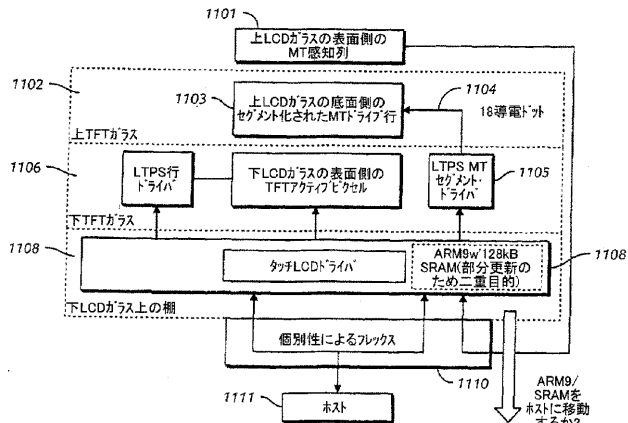


FIG. 11

【図 13】

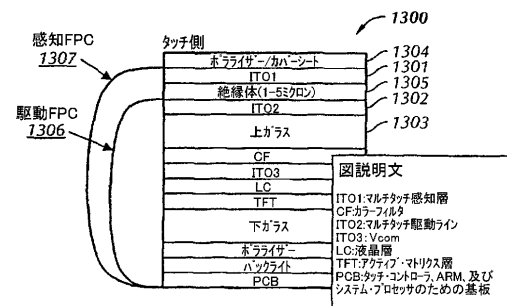


FIG. 13

【図 12】

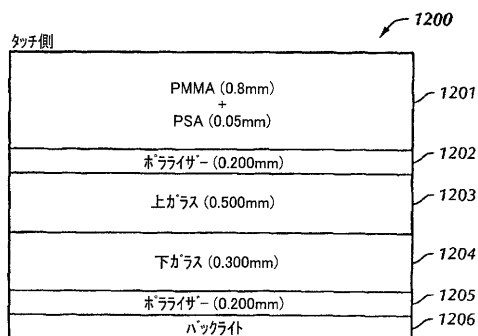


FIG. 12

【図 14】

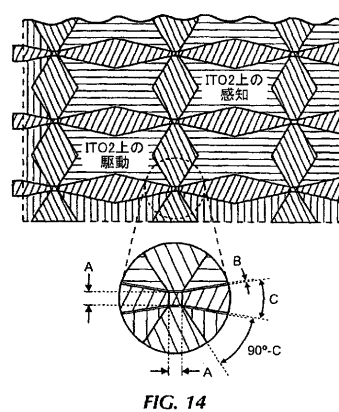


FIG. 14

【図 15】

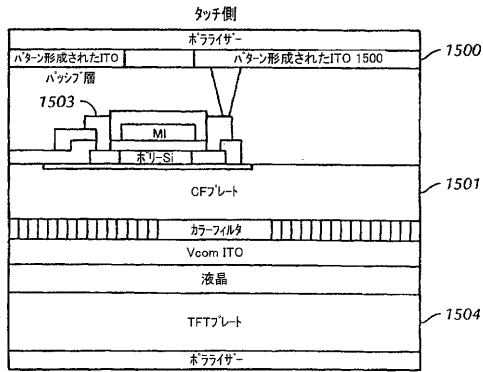


FIG. 15

【図 16】

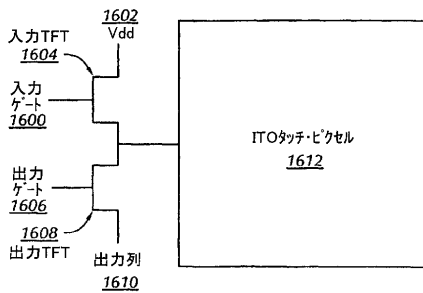


FIG. 16

【図 19】

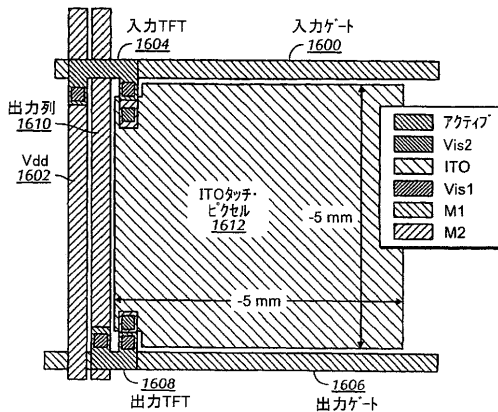


FIG. 19

【図 20】

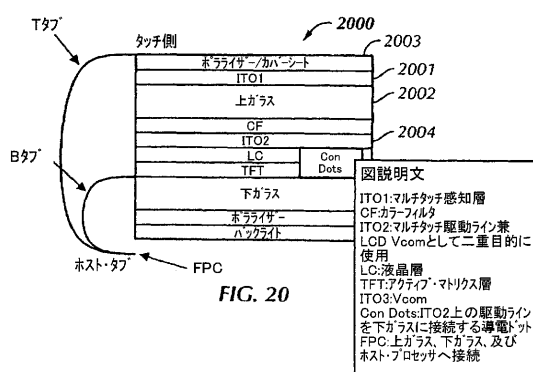


FIG. 20

【図 17】

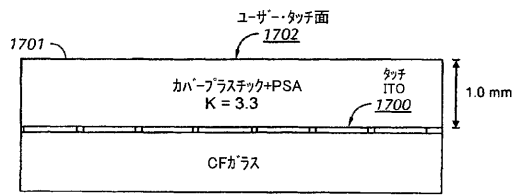


FIG. 17

【図 18】

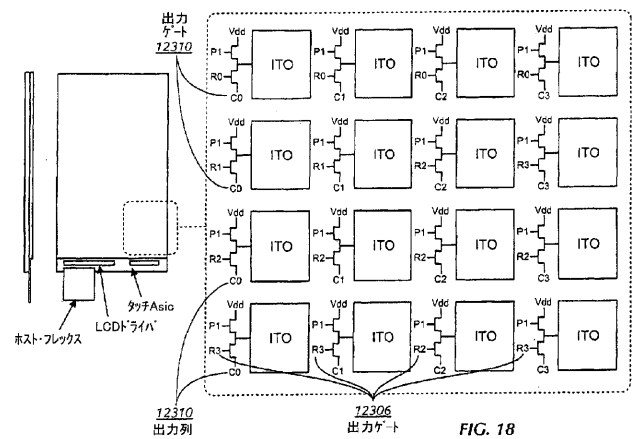


FIG. 18

【図 21】

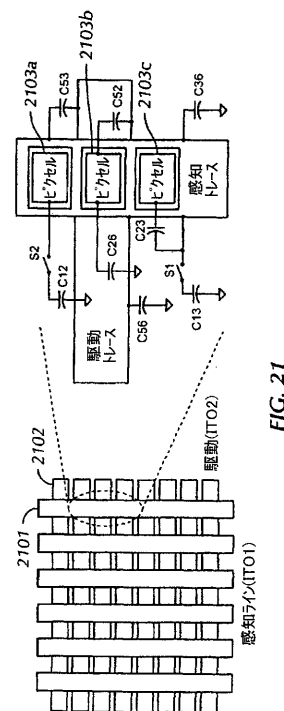


FIG. 21

【図 22】

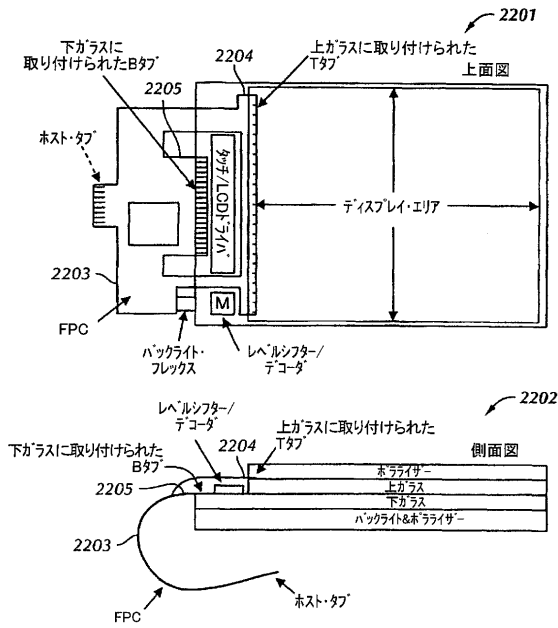


FIG. 22

【図 23】

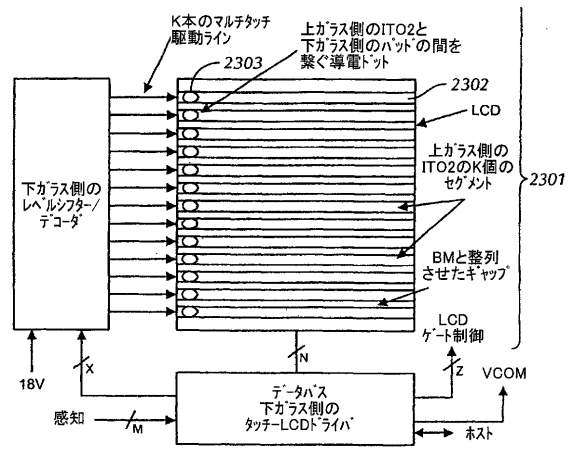


FIG. 23

【図 24】

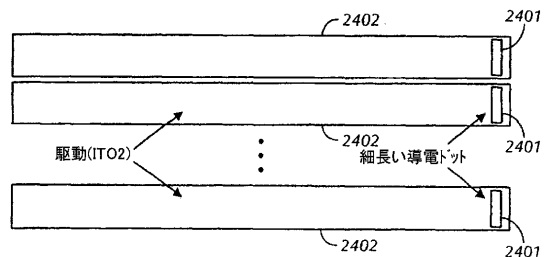


FIG. 24

【図 25】

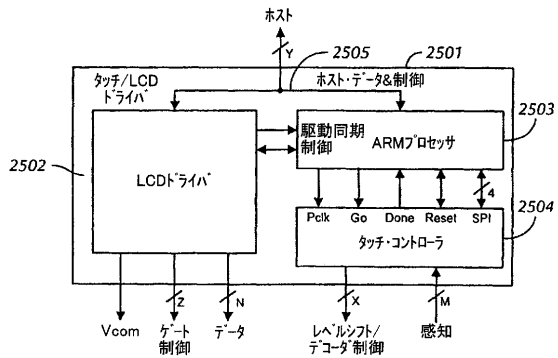


FIG. 25

【図 26】

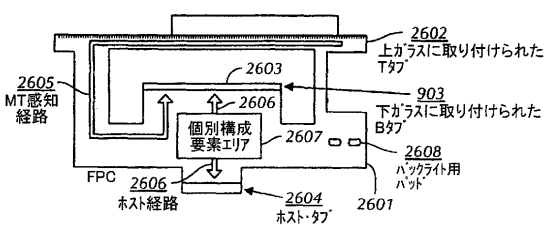


FIG. 26

【図 27】

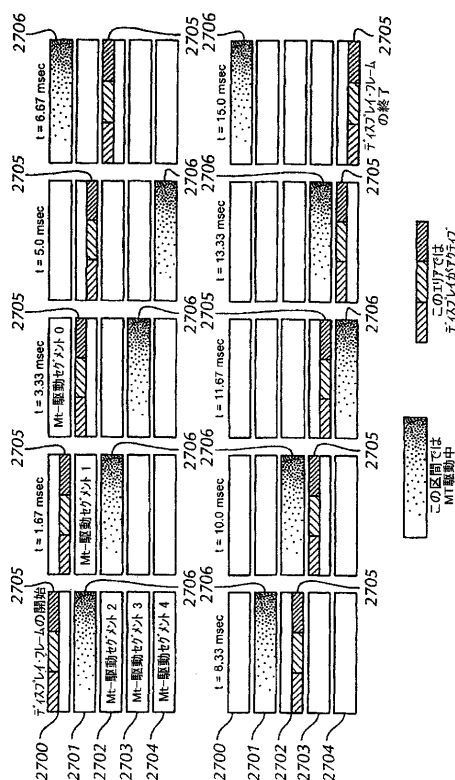


FIG. 27

【図 28】

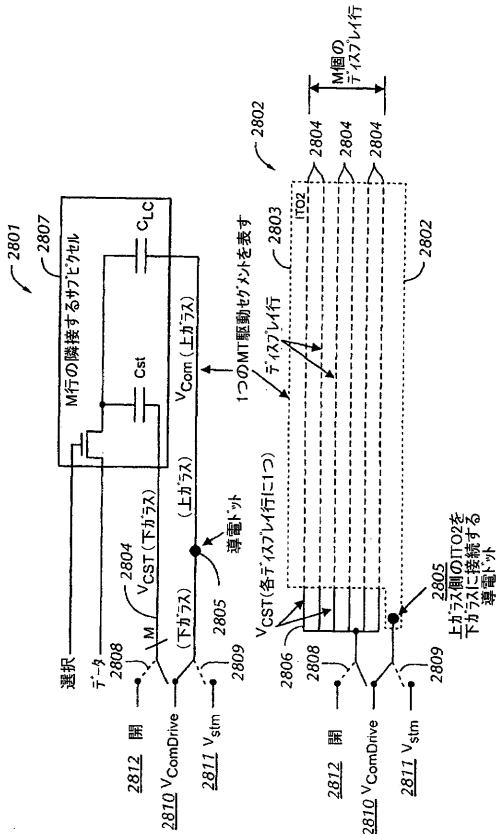


FIG. 28

【図 29】

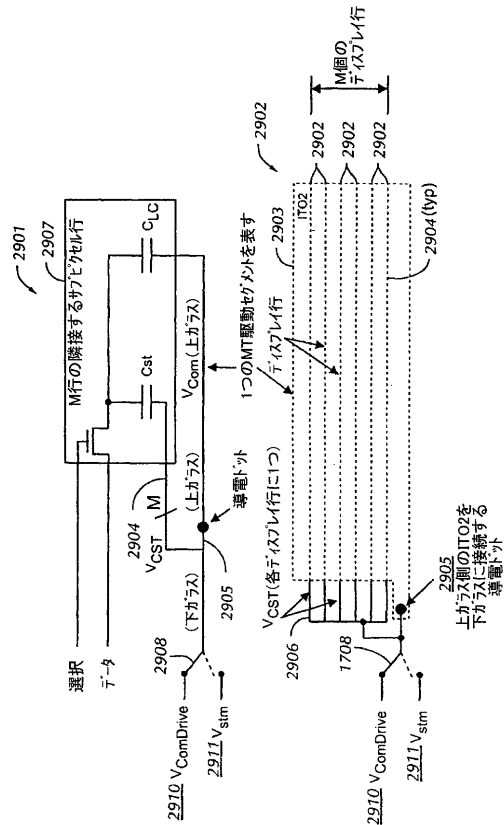


FIG. 29

【図 30】

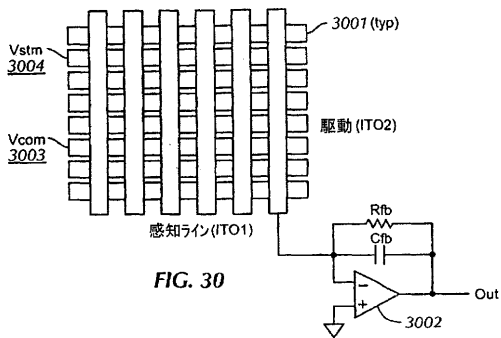


FIG. 30

【図 31】

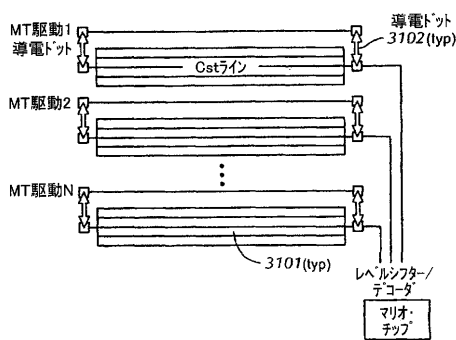


FIG. 31

【図 32】

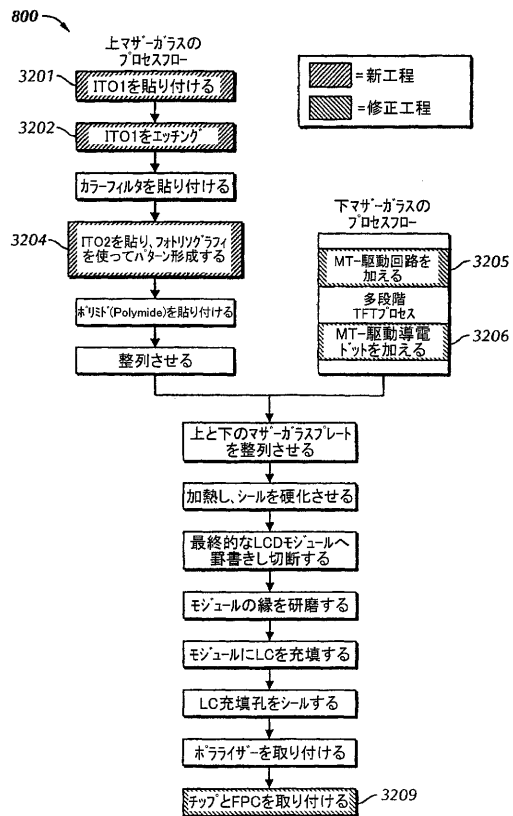


FIG. 32

【図 33】

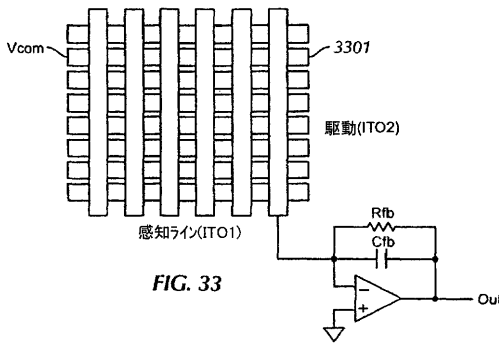


FIG. 33

【図 34】

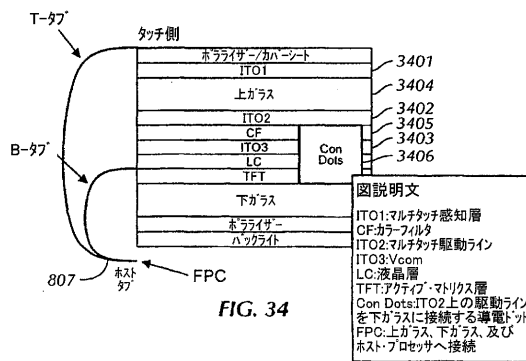


FIG. 34

【図 35】

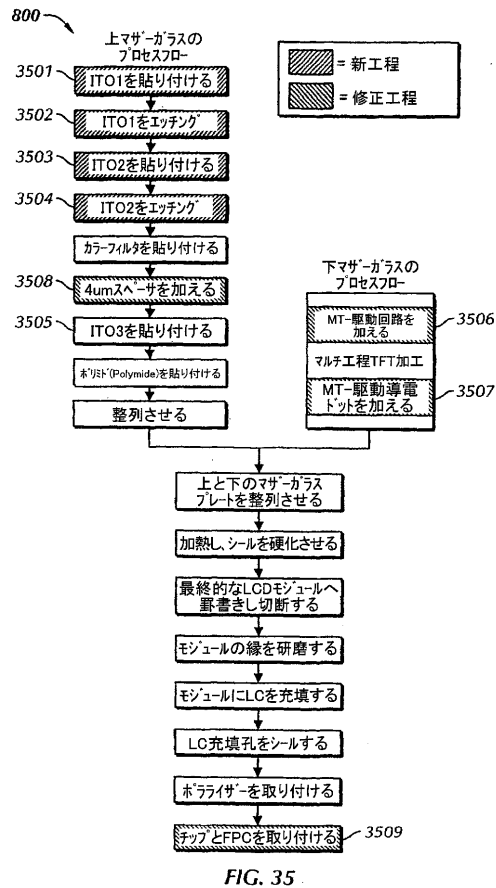


FIG. 35

【図 36】

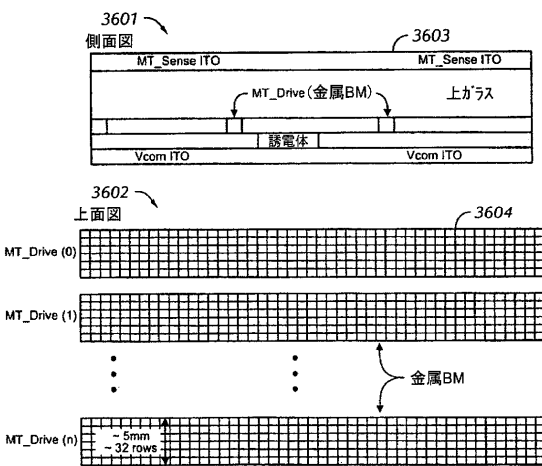


FIG. 36

【図 37】

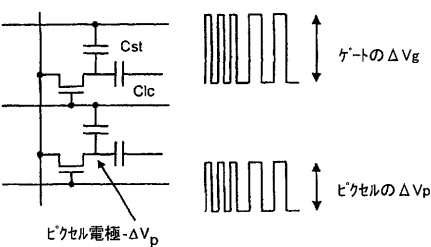


FIG. 37

【図 38】

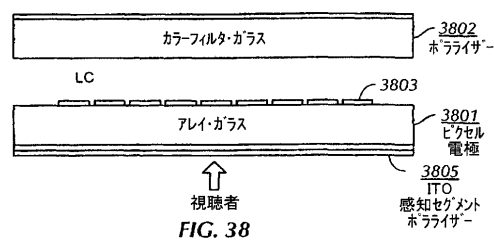


FIG. 38

【図 39】

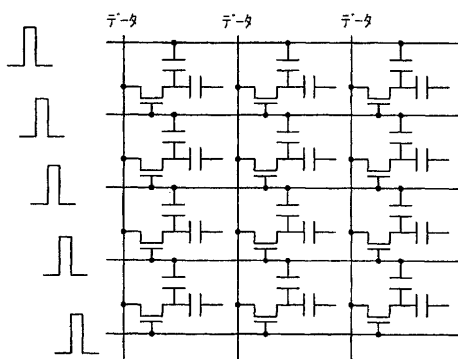
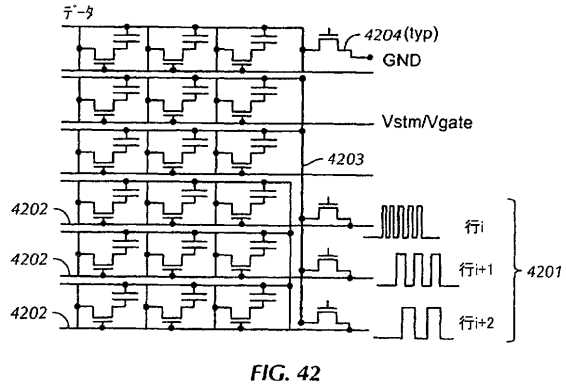


FIG. 39

【 図 4 2 】



【 図 4 3 】

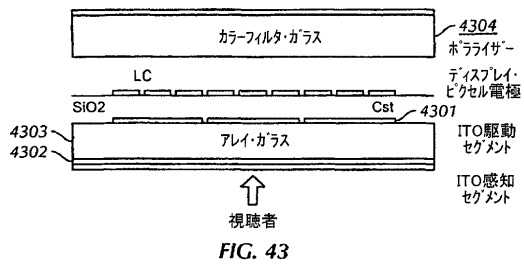


FIG. 41

【 図 4 6 】

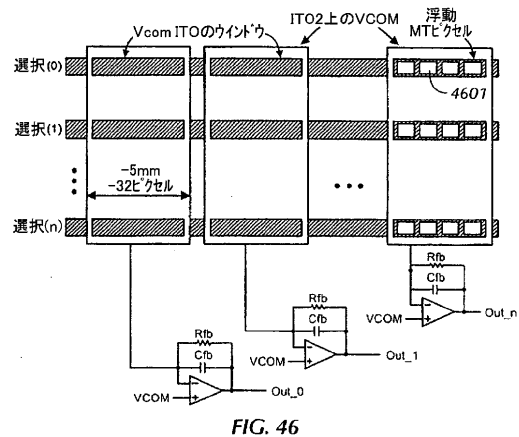


FIG. 44

タッチ側

ホライザー(できる限り薄く)

上ガラス(できる限り薄く)

CF

ITO2

LC

TFT

CD

下ガラス

ホライザー

バックライト

MT感知FPC

4501

4503

図説明文

CF:カーフィルタ

ITO2:マルチタッチ駆動ライン

LC:液晶層

TFT:アクティブマトリクス層

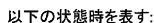
CD:ITO2上の感知ラインを下ガラスに接続

FIG. 45

【 図 4 8 】



FIG. 47



C_PARAは、タッチ・パネルに亘って分布する寄生容量
C_FINGERは、タッチ・パネルへのタッチに関係する信号容量

FIG. 48

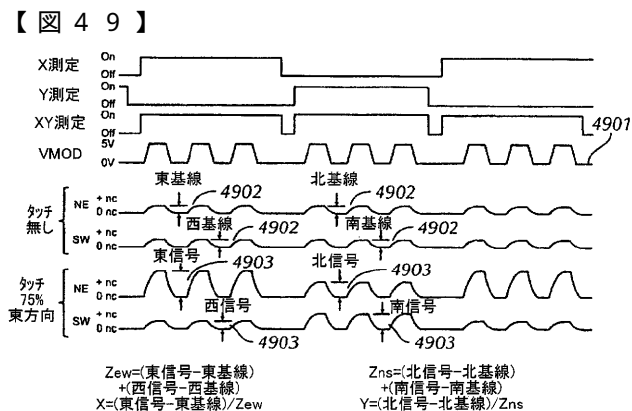


FIG. 49

【 ㄨ 5 0 】

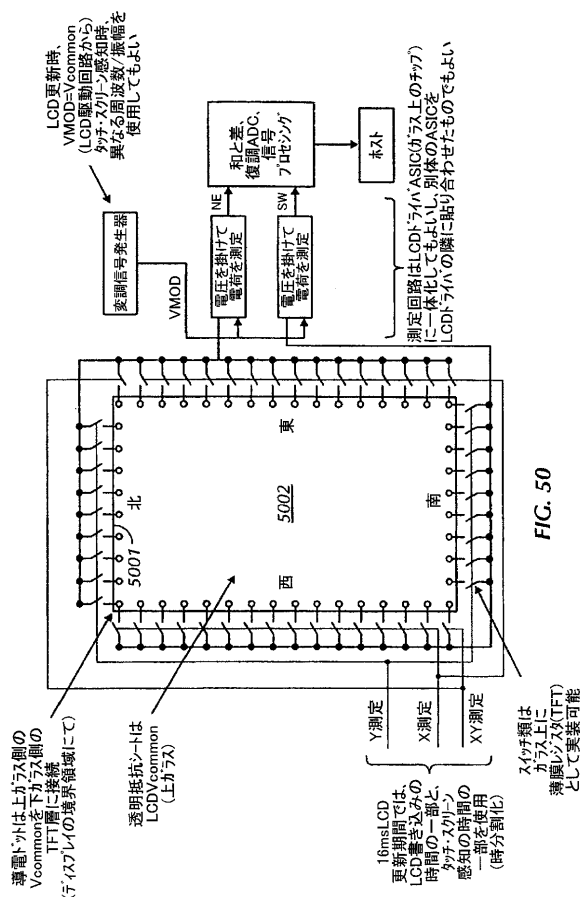


FIG. 50

FIG. 50

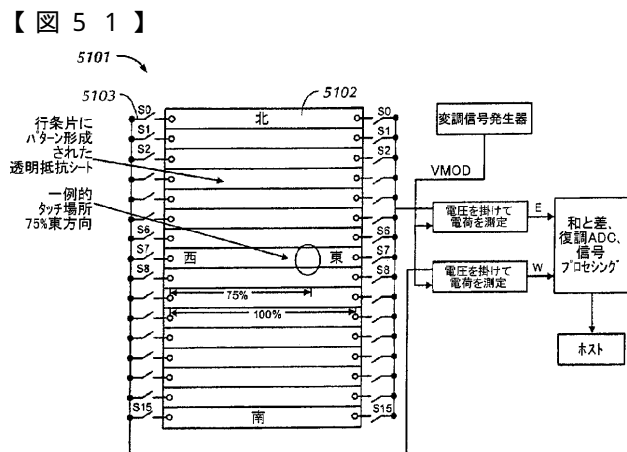


FIG. 51

【図 5 2】

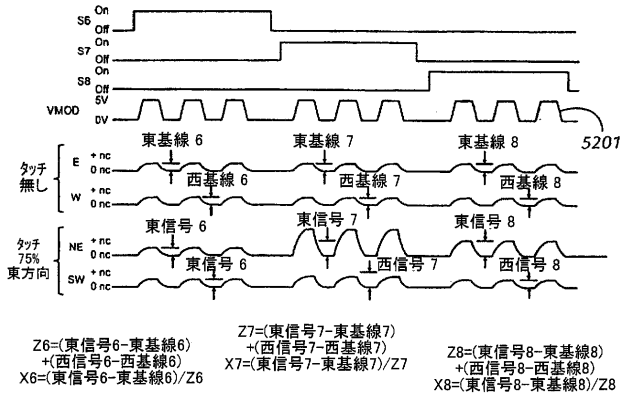


FIG. 52

【図 5 3】

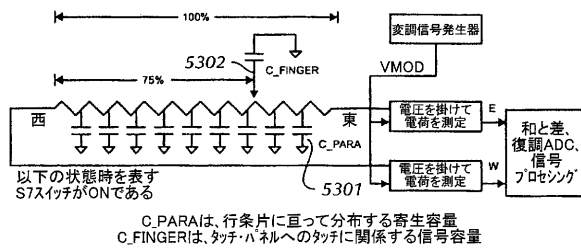


FIG. 53

【図 5 4】

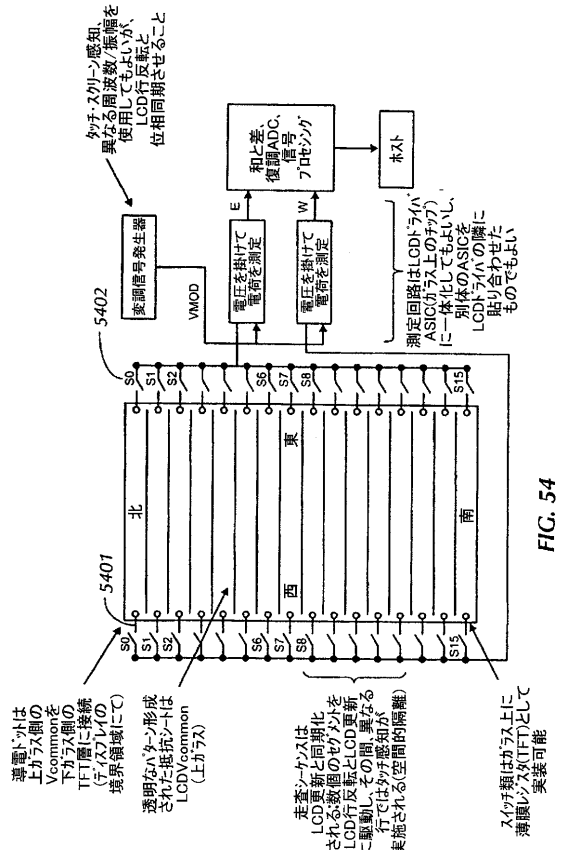


FIG. 54

【図 5 5】

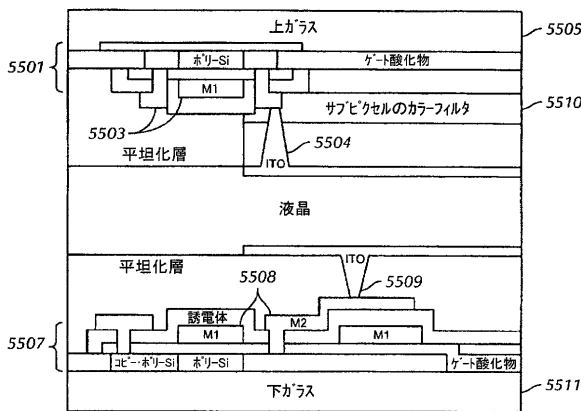


FIG. 55

【図 5 6】

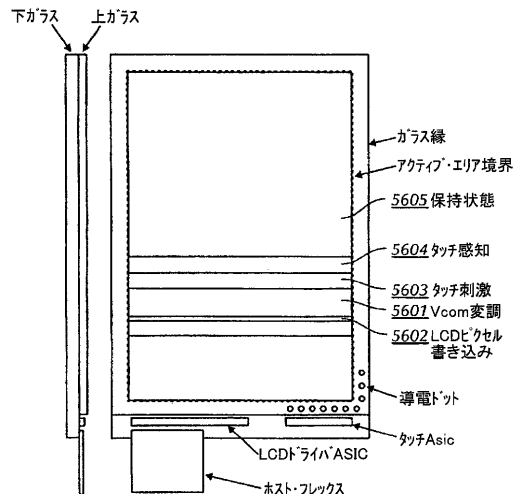


FIG. 56

【 図 5 9 】

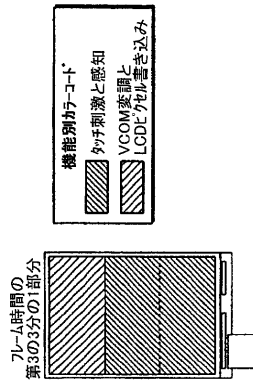


FIG. 59

FIG. 60A

【 図 6 0 B 】

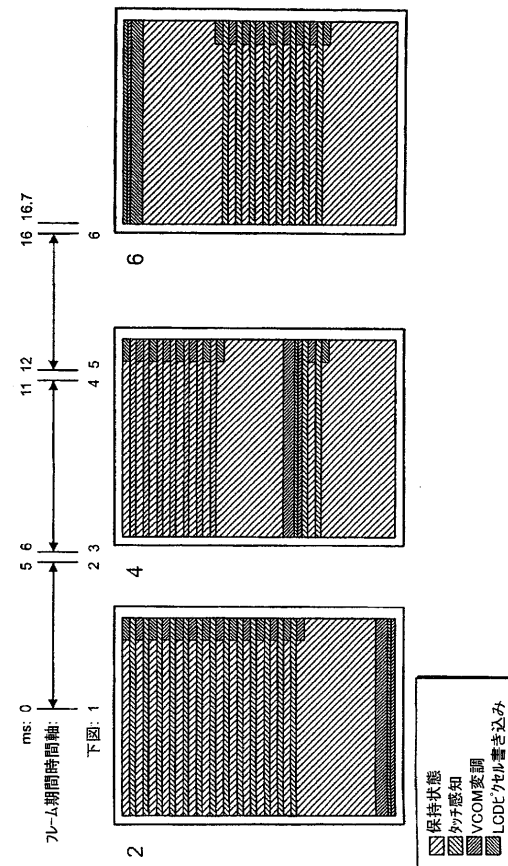


FIG. 60B

【 図 6 2 】

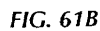
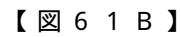


FIG. 62

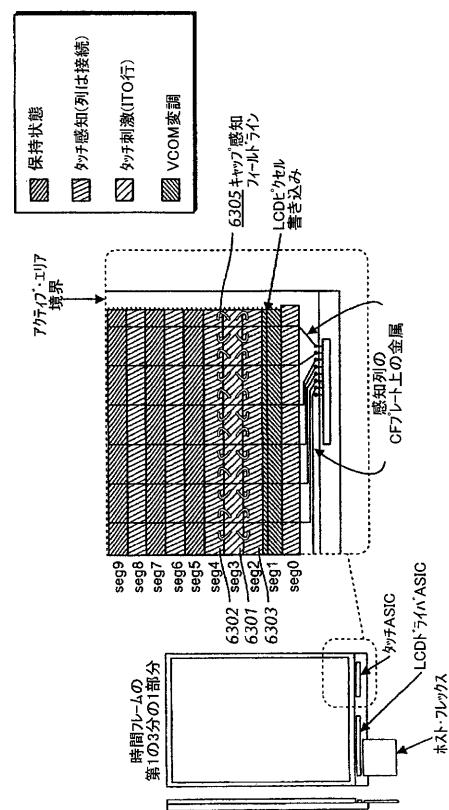


FIG. 63

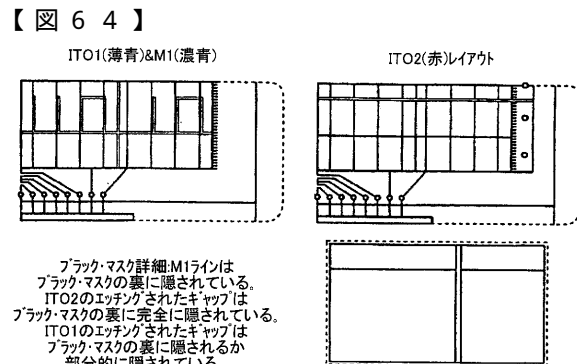


FIG. 64

【 ㊦ 6 5 】

電極にパターン形成
されているITO1&M1:
タッチ駆動変調と
タッチ感知に使用

VIA1:M1から
貫通誘電体を
介してITO1へ

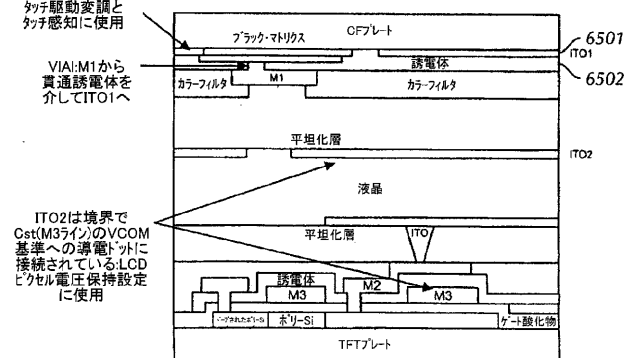


FIG. 65

【 図 6 6 】

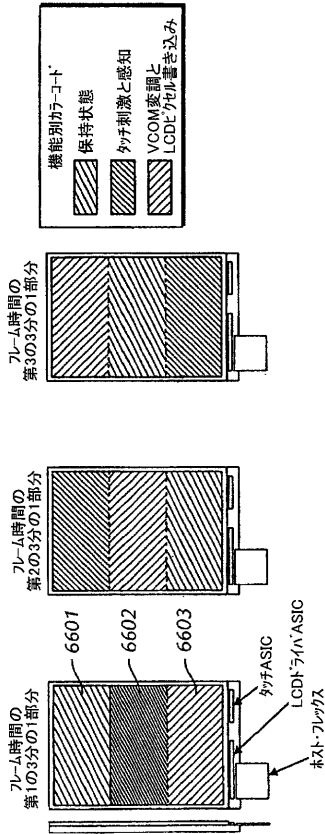


FIG. 66

【 図 6 7 】

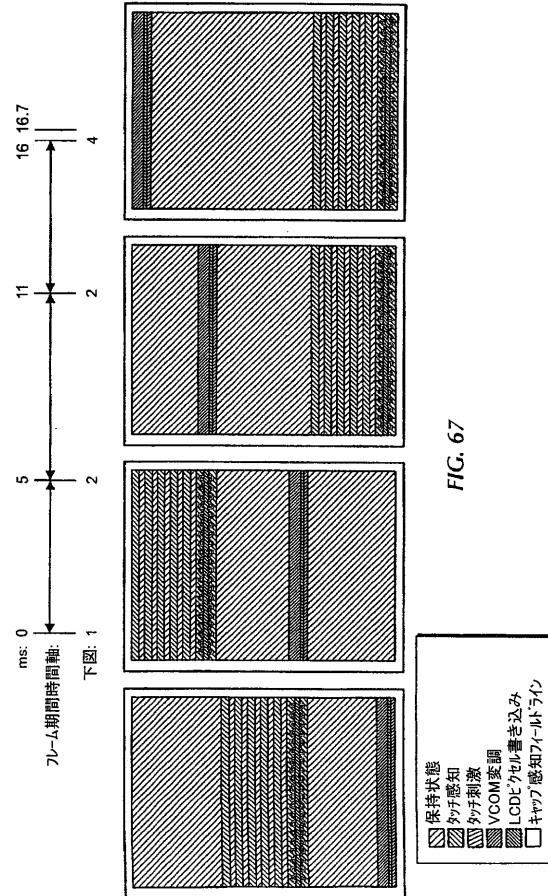


FIG. 67

【 ㊦ 6 8 】

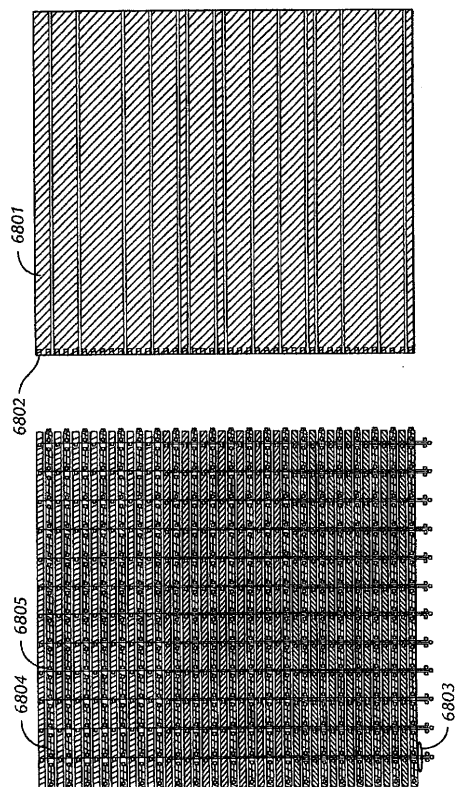
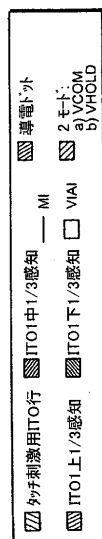


FIG. 68



【 ㊦ 6 9 】

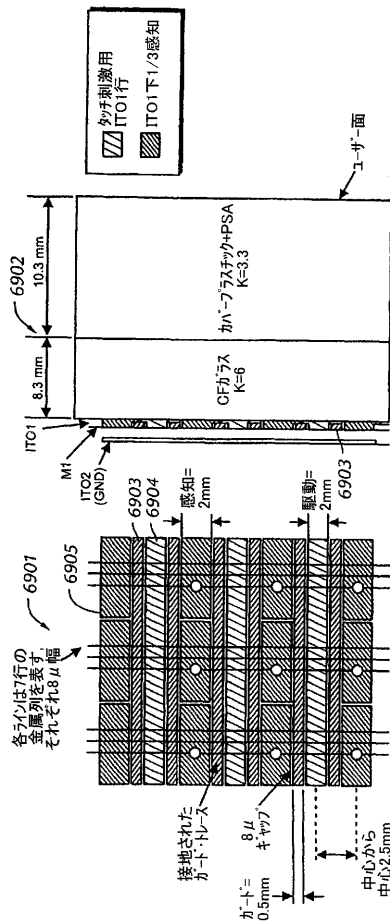


FIG. 69

【図 70】

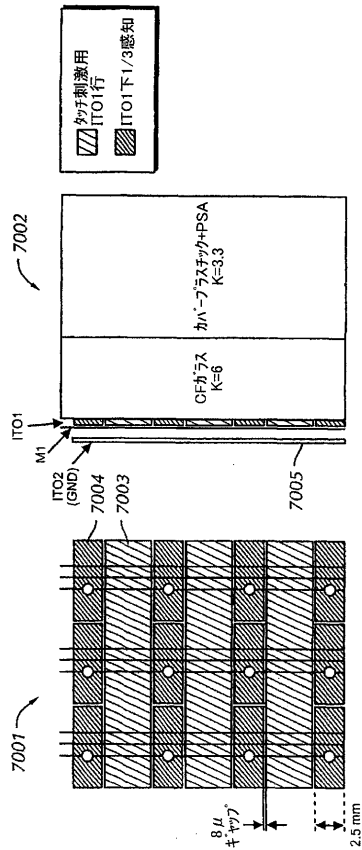


FIG. 70

【図 71】

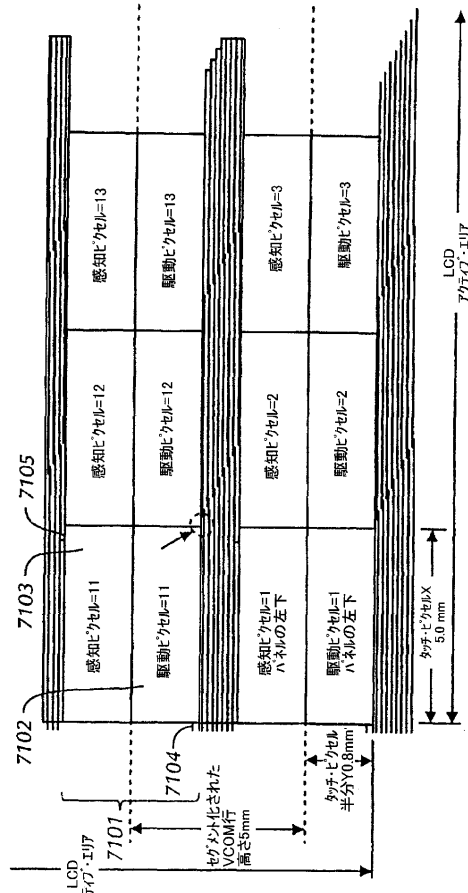


FIG. 71

【図 72】

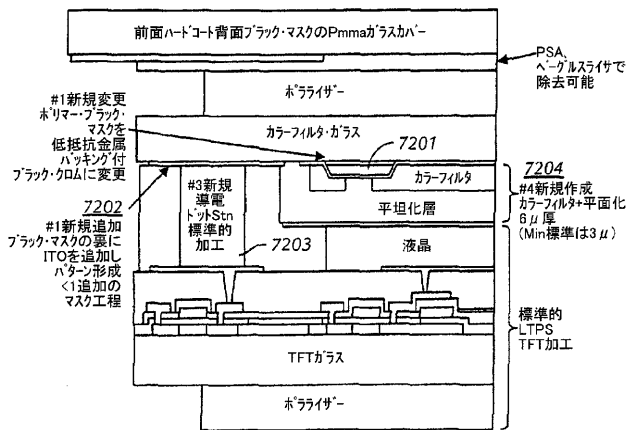


FIG. 72

【図 73】

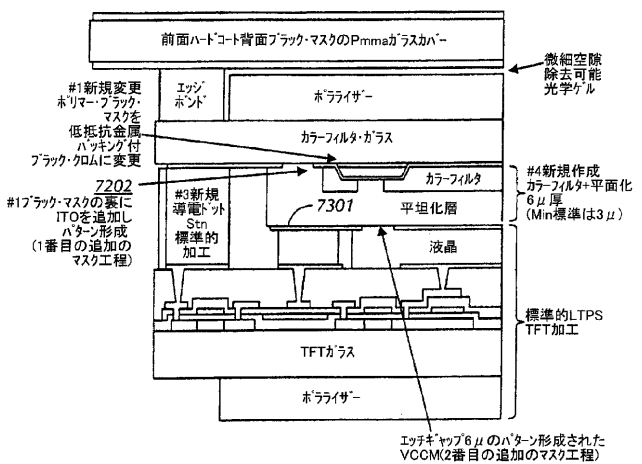


FIG. 73

【 図 7 6 】

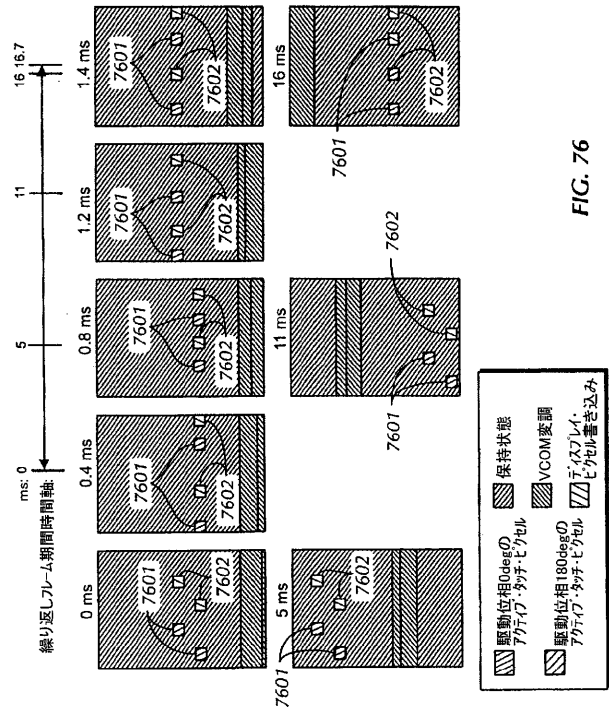
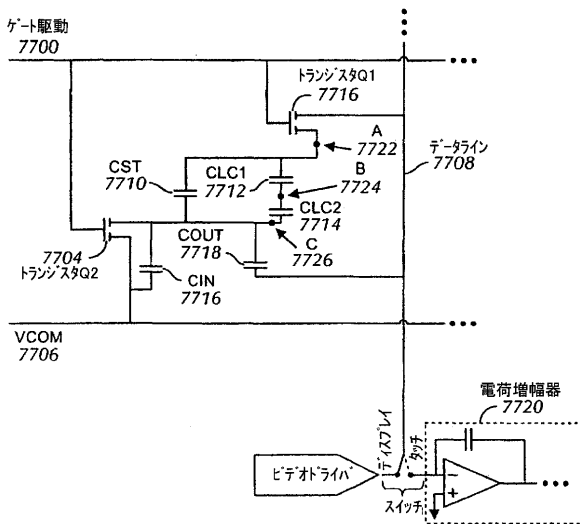


FIG. 76

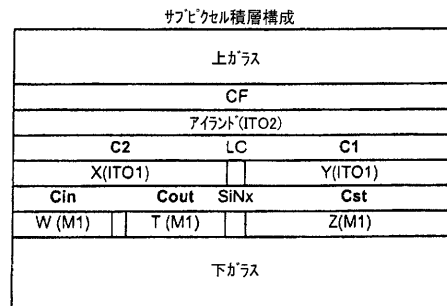
Diagram illustrating the connection of the Z501 and Z502 ICs to the LCD module:

- Z501**: 駆動バスライン(2) + VCOM駆動ライン(1)
- Z502**: 感知バスライン(4) + VCOM保持ライン(2)
- タッチASIC
- LCDドライバASIC
- ポスト・フレックス

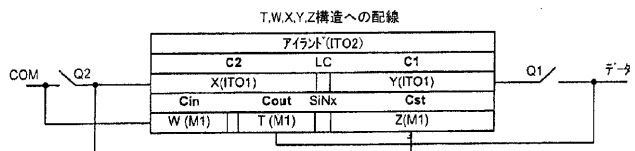
【 図 7 7 】



【 図 7 9 】



【 図 8 0 】



【 図 7 8 】

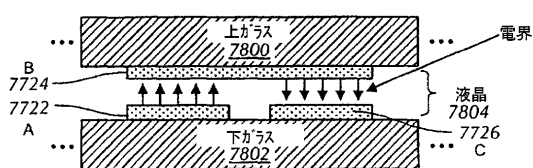
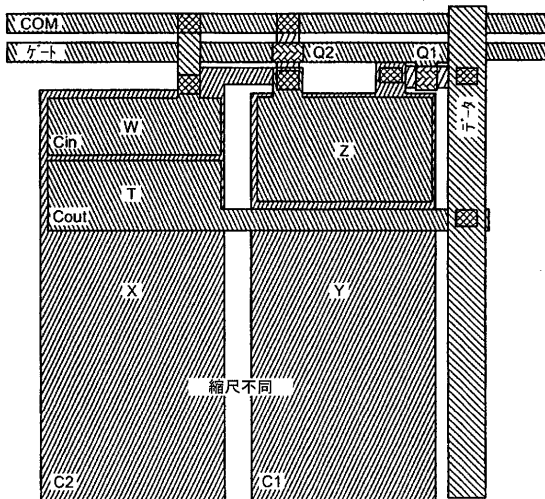


FIG. 78

【図 8 1】



サブピクセル・レイアウト



FIG. 81

【図 8 2】

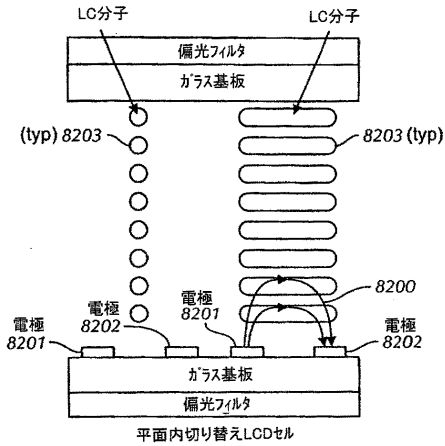


FIG. 82

【図 8 3】

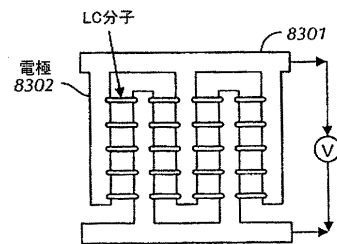


FIG. 83

【図 8 4】

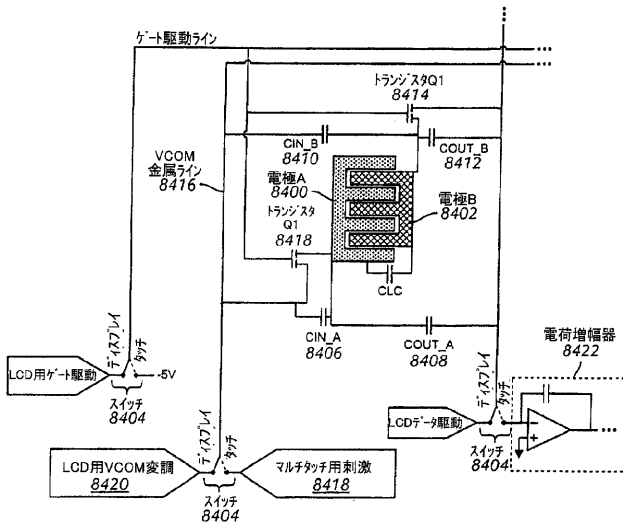


FIG. 84

【図 8 5】

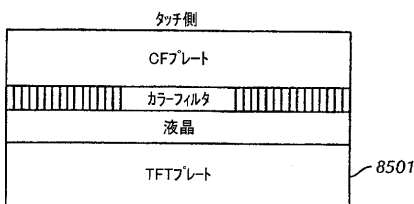


FIG. 85

【図 8 6】

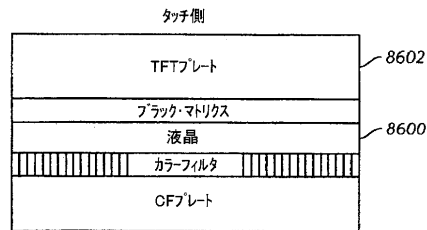


FIG. 86

【図 8 7】

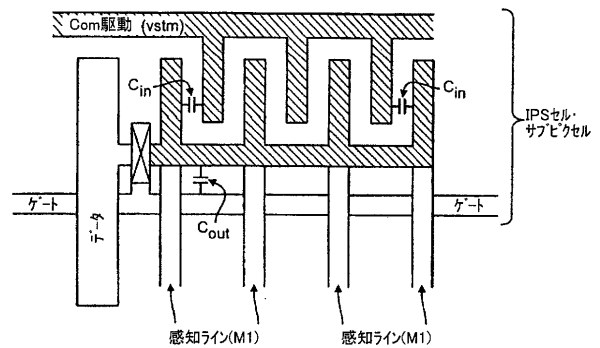


FIG. 87

【図 88】

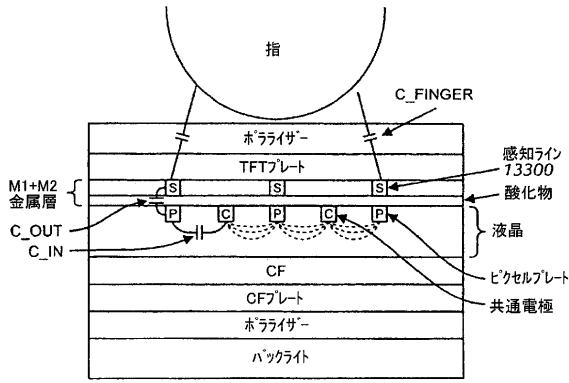


FIG. 88

【図 89】

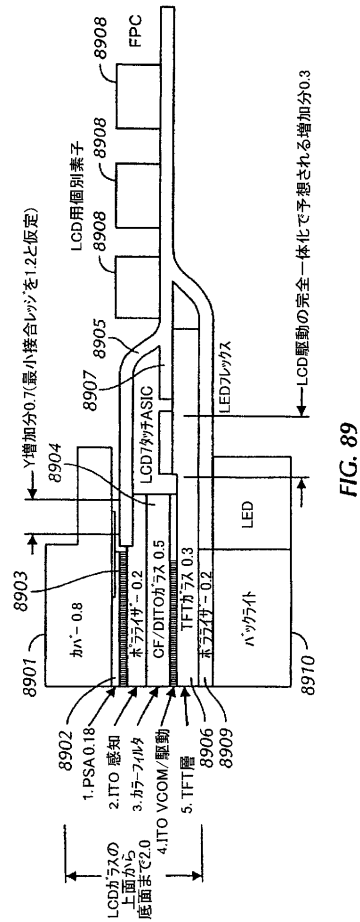


FIG. 89

【図 90】

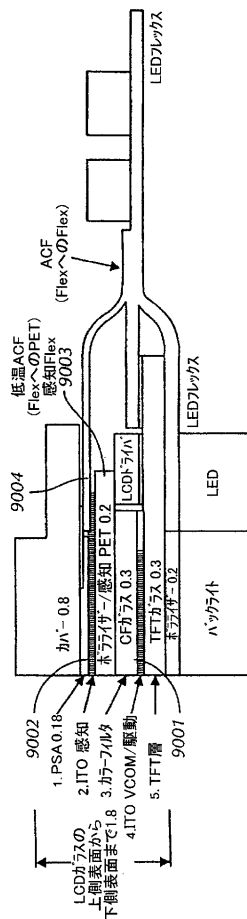


FIG. 90

【図 91】

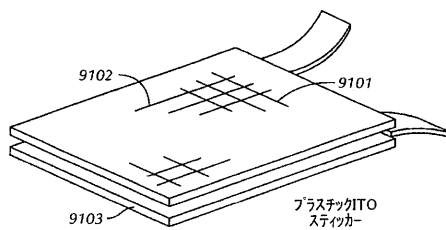


FIG. 91

【図 92】

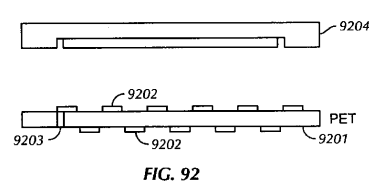


FIG. 92

【図 93】

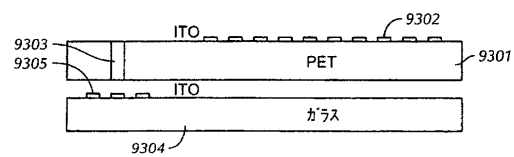


FIG. 93

【図 94】

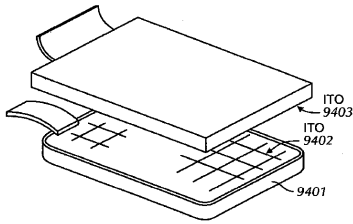


FIG. 94

【図 95】

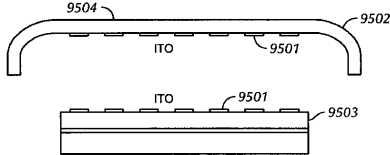


FIG. 95

【図 96】

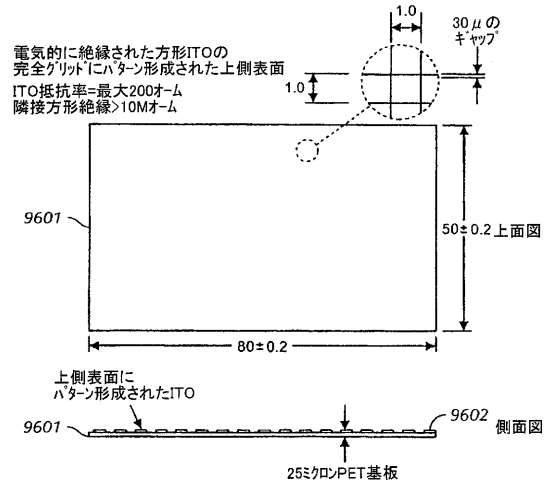


FIG. 96

【図 97】

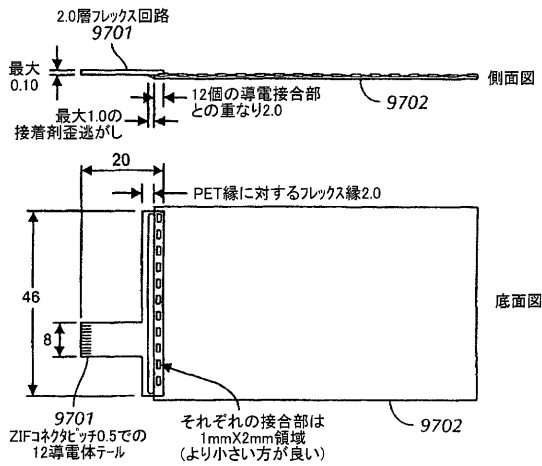


FIG. 97

【図 98】

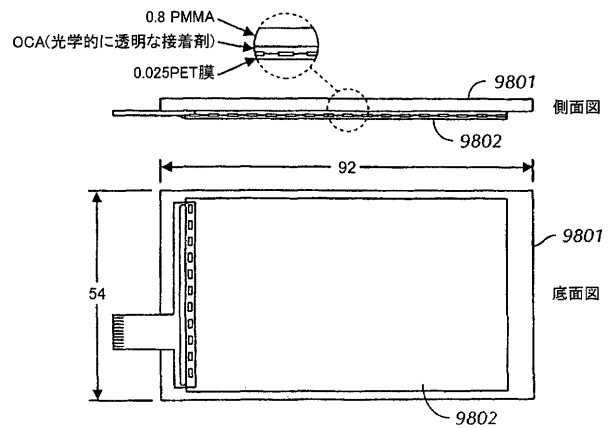


FIG. 98

【図 99】

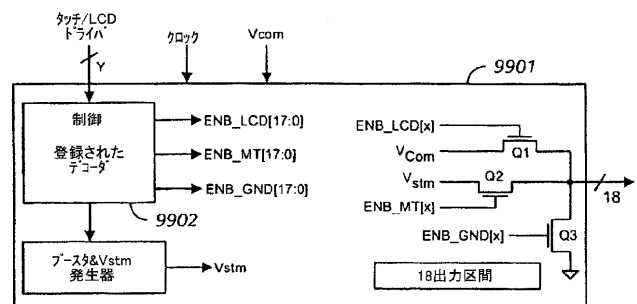


FIG. 99

【図 100】

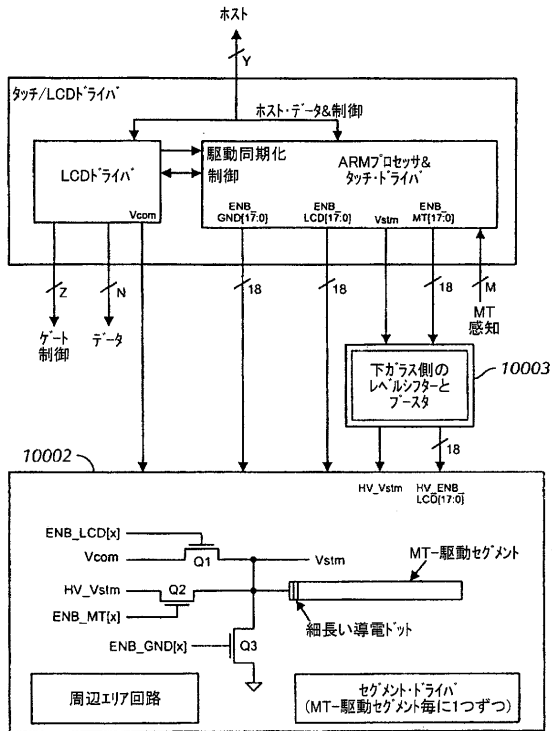


FIG. 100

【図 102】

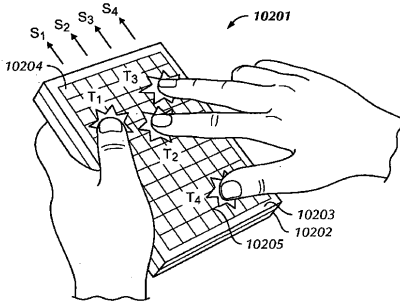


FIG. 102

【図 103】

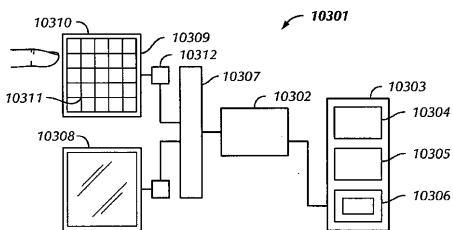


FIG. 103

【図 101】

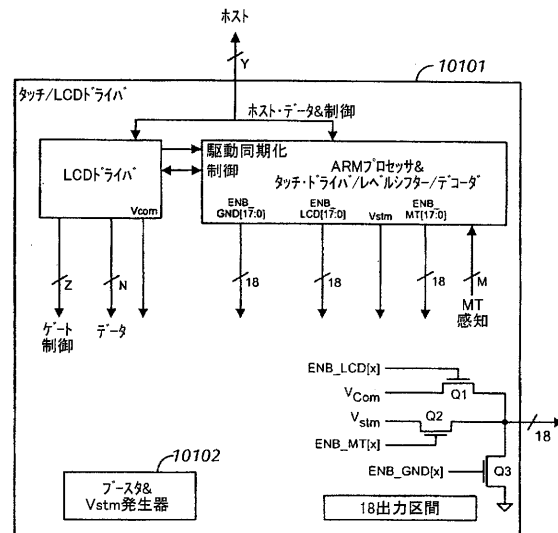


FIG. 101

【図 104】

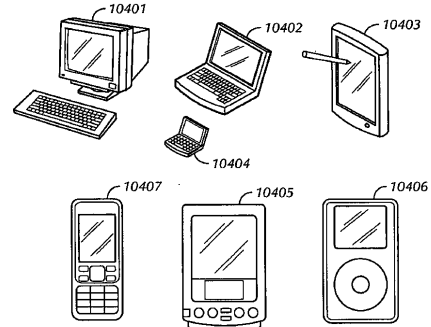


FIG. 104

【図 105】

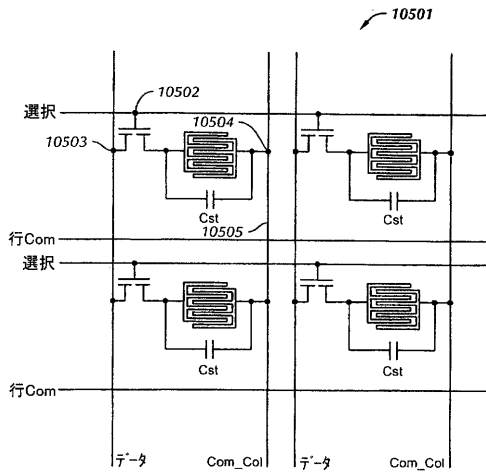


FIG. 105

【図 106】

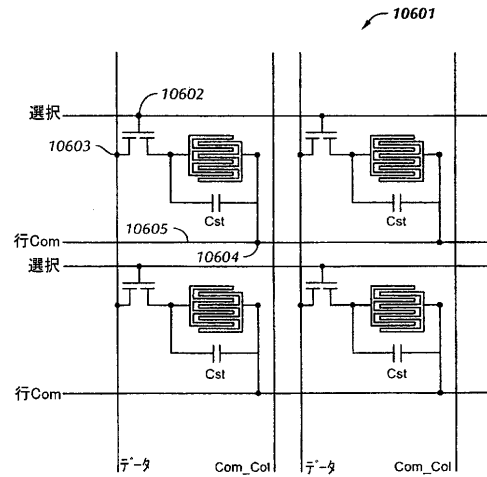


FIG. 106

【図 107】

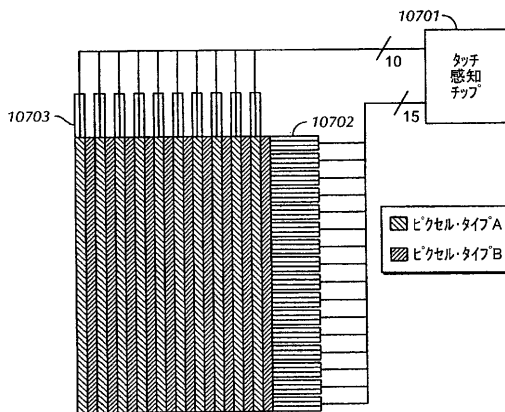


FIG. 107

【 国際調査報告 】

INTERNATIONAL SEARCH REPORT

International application No

PCT/US2007/070729

A. CLASSIFICATION OF SUBJECT MATTER

INV. G06F3/041

ADD. G06F3/044

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G06F G02F

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the International search (name of data base and, where practical, search terms used)

EPO-Internal, WPI Data

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 2006/007165 A1 (YANG KEI-HSIUNG [TW] ET AL) 12 January 2006 (2006-01-12)	1-5, 14-25, 27-38, 45-59, 63-68, 71-75,77
Y	the whole document	26, 60-62,76
X	EP 1 422 601 A (SHARP KK [JP]) 26 May 2004 (2004-05-26) paragraphs [0083] - [0113]; figures 5-11	1,6-13, 39-44, 69,70
A	US 2001/020987 A1 (AHN YOUNG SOO [KR] ET AL) 13 September 2001 (2001-09-13) paragraph [0016]	2,4,24, 25,33, 36,67,68
-/--		

☒ Further documents are listed in the continuation of Box C.☒ See patent family annex.

* Special categories of cited documents :

A document defining the general state of the art which is not considered to be of particular relevance

E earlier document but published on or after the international filing date

L document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

O document referring to an oral disclosure, use, exhibition or other means

P document published prior to the international filing date but later than the priority date claimed

T later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

X document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

Y document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

Z document member of the same patent family

Date of the actual completion of the international search

10 July 2008

Date of mailing of the international search report

18/07/2008

Name and mailing address of the ISA/

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Authorized officer

Mouton, Benjamin

INTERNATIONAL SEARCH REPORT

International application No

PCT/US2007/070729

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	WO 2004/023376 A (KONINKL PHILIPS ELECTRONICS NV [NL]; JOHNSON MARK T [NL]; HENZEN ALEXA) 18 March 2004 (2004-03-18) the whole document	3,5,17, 19,28
A	US 5 677 744 A (YONEDA HIROSHI [JP] ET AL) 14 October 1997 (1997-10-14) column 9, lines 48-65 column 12, line 14 - column 15, line 27 column 20, lines 5-14; figures 8-11	14,20, 21,23, 45,54, 71,74
A	US 2004/239650 A1 (MACKEY BOB LEE [US]) 2 December 2004 (2004-12-02) paragraph [0067]; figure 18	22
A	US 2003/174128 A1 (MATSUFUSA HIDETO [JP]) 18 September 2003 (2003-09-18) the whole document	22
A	US 2006/017710 A1 (LEE JOO-HYUNG [KR] ET AL) 26 January 2006 (2006-01-26) paragraphs [0144] - [0164]; figures 7-9	
Y	US 6 342 938 B1 (SONG JANG-KUN [KR] ET AL) 29 January 2002 (2002-01-29) column 3, line 23 - column 4, line 41; figures 1,2	26, 60-62,76

INTERNATIONAL SEARCH REPORT

International application No.
PCT/US2007/070729

Box No. II Observations where certain claims were found unsearchable (Continuation of item 2 of first sheet)

This international search report has not been established in respect of certain claims under Article 17(2)(a) for the following reasons:

1. ☐ Claims Nos.:
because they relate to subject matter not required to be searched by this Authority, namely:
2. ☐ Claims Nos.:
because they relate to parts of the international application that do not comply with the prescribed requirements to such an extent that no meaningful international search can be carried out, specifically:
3. ☐ Claims Nos.:
because they are dependent claims and are not drafted in accordance with the second and third sentences of Rule 6.4(a).

Box No. III Observations where unity of invention is lacking (Continuation of item 3 of first sheet)

This International Searching Authority found multiple inventions in this international application, as follows:

see additional sheet

1. ☒ As all required additional search fees were timely paid by the applicant, this international search report covers allsearchable claims.
2. ☐ As all searchable claims could be searched without effort justifying an additional fees, this Authority did not invite payment of additional fees.
3. ☐ As only some of the required additional search fees were timely paid by the applicant, this International search report covers only those claims for which fees were paid, specifically claims Nos.:
4. ☐ No required additional search fees were timely paid by the applicant. Consequently, this international search report is restricted to the invention first mentioned in the claims; it is covered by claims Nos.:

Remark on Protest

- ☐ The additional search fees were accompanied by the applicant's protest and, where applicable, the payment of a protest fee.
- ☐ The additional search fees were accompanied by the applicant's protest but the applicable protest fee was not paid within the time limit specified in the invitation.
- ☒ No protest accompanied the payment of additional search fees.

International Application No. PCT/US2007/070729

FURTHER INFORMATION CONTINUED FROM PCT/ISA/ 210

This International Searching Authority found multiple (groups of) inventions in this international application, as follows:

1. claims: 1-5,14-25,27-38,45-59,63-68,71-75,77

electronic device comprising a liquid crystal display (LCD) with integral touch sensing, the touch screen comprising touch sensing elements between a first and a second substrate,
characterized in that
the touch sensing element comprises a conductive black matrix segmented into a plurality of touch sense electrodes.

2. claims: 6-13,39-44,69,70

electronic device comprising a liquid crystal display (LCD) with integral touch sensing, the touch screen comprising touch sensing elements between a first and a second substrate,
characterized in that
the touch sensing element comprises an unpatterned ITO touch-sensing layer deposited on a substrate.

3. claims: 26,60-62,76

electronic device comprising a liquid crystal display (LCD) with integral touch sensing, the touch screen comprising touch sensing elements between a first and a second substrate,
characterized in that
the touch sensing element comprises a first segmented ITO layer disposed on the first substrate and segmented into at least two plates corresponding to each display pixel.

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/US2007/070729

Patent document cited in search report		Publication date	Patent family member(s)	Publication date
US 2006007165	A1	12-01-2006	TW 278690 B	11-04-2007
EP 1422601	A	26-05-2004	CN 1520544 A	11-08-2004
			WO 03019346 A1	06-03-2003
			TW 225219 B	11-12-2004
			US 2004217945 A1	04-11-2004
US 2001020987	A1	13-09-2001	NONE	
WO 2004023376	A	18-03-2004	AU 2003250425 A1	29-03-2004
			CN 1678980 A	05-10-2005
			JP 2005538443 T	15-12-2005
			KR 20050034756 A	14-04-2005
			US 2005264535 A1	01-12-2005
US 5677744	A	14-10-1997	DE 4415909 A1	01-12-1994
			JP 3358744 B2	24-12-2002
			JP 6317783 A	15-11-1994
US 2004239650	A1	02-12-2004	NONE	
US 2003174128	A1	18-09-2003	CN 1445645 A	01-10-2003
			JP 2003271311 A	26-09-2003
US 2006017710	A1	26-01-2006	JP 2006040289 A	09-02-2006
US 6342938	B1	29-01-2002	JP 11352490 A	24-12-1999
			TW 408247 B	11-10-2000

フロントページの続き

(51) Int. Cl.	F I	テーマコード (参考)
	G 0 9 F 9/30 3 4 9 C	5 C 0 9 4
	G 0 9 G 3/36	
	G 0 9 G 3/20 6 9 1 D	
	G 0 9 G 3/20 6 2 4 C	
	G 0 9 G 3/20 6 8 0 T	
	G 0 9 G 3/20 6 8 0 S	
	G 0 9 G 3/20 6 8 0 H	

- (31)優先権主張番号 11/760,049
 (32)優先日 平成19年6月8日(2007.6.8)
 (33)優先権主張国 米国(US)
 (31)優先権主張番号 11/760,060
 (32)優先日 平成19年6月8日(2007.6.8)
 (33)優先権主張国 米国(US)
 (31)優先権主張番号 11/760,080
 (32)優先日 平成19年6月8日(2007.6.8)
 (33)優先権主張国 米国(US)

(81)指定国 AP(BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, MT, NL, PL, PT, RO, SE, SI, SK, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

(特許庁注：以下のものは登録商標)

1 . B l u e t o o t h

- (72)発明者 ホテリング スティーヴン ピー
 アメリカ合衆国 カリフォルニア州 9 5 1 2 0 サン ホセ ヒドゥン マイン ロード 1 3
 5 1
 (72)発明者 チェン ウェイ
 アメリカ合衆国 カリフォルニア州 9 4 3 0 6 パロ アルト ラモナ ストリート 2 8 9 8
 (72)発明者 クラー クリストフ エイチ
 アメリカ合衆国 カリフォルニア州 ロス アルトス ピーオーボックス 1 4 8 3
 (72)発明者 イライアス ジョン グリーア
 アメリカ合衆国 デラウェア州 1 9 7 3 4 タウンゼンド テイラーズ ブリッジ ロード 7
 9 8
 (72)発明者 ヤオ ウェイ
 アメリカ合衆国 カリフォルニア州 9 4 5 5 5 フリーモント シャイロック ドライヴ 3 3
 9 0 9
 (72)発明者 ゾン ジョン ゼット
 アメリカ合衆国 カリフォルニア州 9 5 0 1 4 クーパーティノ チザム アベニュー 1 0 4
 4 2
 (72)発明者 ホッジ アンドリュー バート
 アメリカ合衆国 カリフォルニア州 9 4 3 0 3 パロ アルト ウォルター ヘイズ ドライヴ
 2 2 1

(72)発明者 ランド ブライアン

アメリカ合衆国 カリフォルニア州 9 4 0 6 1 レッドウッド シティー サセックス ウェイ
2 7 2 6

(72)発明者 デン ボア ウィーレム

アメリカ合衆国 ミシガン州 4 8 1 1 6 ブライトン ランニング レーン 9 1 8 4

F ターム(参考) 2H092 GA62 JA24 PA09

2H093 NC34 NC72 NE03

2H189 HA16 LA03 LA10 LA15 LA25

5C006 AC25 AF42 BB16 BC06 EC05 FA01 FA41 FA51

5C080 AA10 BB05 DD13 DD22 DD27 FF11 GG01 JJ01 JJ02 JJ03

JJ04 JJ06 JJ07 KK07 KK47

5C094 AA51 BA03 BA43 CA19 DA13 DA20 DB04 DB10 EA05 EA10

ED15 HA08

专利名称(译)	<无法获取翻译>		
公开(公告)号	JP2009540375A5	公开(公告)日	2010-10-21
申请号	JP2009514551	申请日	2007-06-08
[标]申请(专利权)人(译)	苹果公司		
申请(专利权)人(译)	苹果公司		
[标]发明人	ホテリングスティーヴンピー チェンウェイ クラークリストフエイチ イライアスジョングリーア ヤオウェイ ゾンジョンゼット ホッジアンドリュースバート ランドブライアン デンボアウィーレム		
发明人	ホテリング スティーヴン ピー チェン ウェイ クラーク クリストフ エイチ イライアス ジョン グリーア ヤオ ウェイ ゾン ジョン ゼット ホッジ アンドリュース バート ランド ブライアン デン ボア ウィーレム		
IPC分类号	G02F1/133 G02F1/1343 G09F9/30 G09G3/36 G09G3/20		
CPC分类号	G06F3/0412 G02F1/13338 G02F1/133514 G02F1/133528 G02F1/134309 G02F1/134363 G02F1/1362 G02F2201/124 G06F3/0416 G06F3/044 G06F2203/04103 G06F2203/04104 G06F2203/04111 G06F2203/04112 G09G3/3648 G09G2300/0426 G09G2300/0439 G09G2300/0456 G09G2300/0478		
FI分类号	G02F1/133 G02F1/1343 G02F1/133.505 G09F9/30.349.Z G09F9/30.330.Z G09F9/30.349.C G09G3/36 G09G3/20.691.D G09G3/20.624.C G09G3/20.680.T G09G3/20.680.S G09G3/20.680.H		
F-TERM分类号	2H092/GA62 2H092/JA24 2H092/PA09 2H093/NC34 2H093/NC72 2H093/NE03 2H189/HA16 2H189 /LA03 2H189/LA10 2H189/LA15 2H189/LA25 5C006/AC25 5C006/AF42 5C006/BB16 5C006/BC06 5C006/EC05 5C006/FA01 5C006/FA41 5C006/FA51 5C080/AA10 5C080/BB05 5C080/DD13 5C080 /DD22 5C080/DD27 5C080/FF11 5C080/GG01 5C080/JJ01 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ06 5C080/JJ07 5C080/KK07 5C080/KK47 5C094/AA51 5C094/BA03 5C094/BA43 5C094 /CA19 5C094/DA13 5C094/DA20 5C094/DB04 5C094/DB10 5C094/EA05 5C094/EA10 5C094/ED15 5C094/HA08		
代理人(译)	西岛隆义 须田博之		
优先权	60/804361 2006-06-09 US 60/883979 2007-01-08 US 11/760036 2007-06-08 US 11/760049 2007-06-08 US 11/760060 2007-06-08 US 11/760080 2007-06-08 US		

摘要(译)

本文公开了将触摸感测元件与显示电路集成的液晶显示 (LCD) 触摸屏。整合可以采用多种形式。触摸感应元件可以完全在LCD叠层内实现，但不在滤色板和阵列板之间。或者，一些触摸感测元件可以在滤色器和阵列板之间，而其他触摸感测元件不在板之间。在另一替代方案中，所有触摸感测元件可位于滤色器和阵列板之间。后一种替代方案可包括传统和平面内切换 (IPS) LCD。在一些形式中，一个或多个显示结构也可以具有触摸感测功能。还公开了用于制造和操作这种显示器的技术，以及体现这种显示器的各种装置。